

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl. 7
G09G 3/36

(11)
(43)

2002 - 0014674
2002 02 25

(21) 10 - 2001 - 0040393
(22) 2001 07 06

(30) JP - P - 2000 - 00206225 2000 07 07 (JP)

(71) 가 가
가 가 6 7 35

(72) 가 가 가 가
가 가 가 6 7 35 가 가
가 가 가 6 7 35 가 가
가 가 가 6 7 35 가 가

(74)

:

(54)

가

1

2 1

3 2

4 2

5

6 1

7

가

1

7

1

1

, UXGA(ultra extended graphics array)

가

HD (high definition) 1080i

Vcom 1H(H) , 7.5V 가
 Vcom 가 , 5.5V 가
 13V(= 7.5V + 5.5V) , 15.5V
 가

가 ,
 1, 2 , 1
 2 1 1 2 , 1,
 2 1, 2 가 1, 2

가
 1, 2 ;
 1 1 2 ; 2
 1, 2 가 1, 2 2 ;

1, 2 1, 2 1 1
 2 2 2 1 1

1
 4 4
 (TFT: thin film transistor)가

1, 4 x 4 (11)가 (11)
 TFT TFT LC
 Cs
 (11) (12-1 12-4)
 (13-1 13-4) (13-1 13-4)
 (13-1 13-4)
 (13-1L 13-4L), (13-1R
 13-4R)

(11) TFT (12-1 1
 2-4) TFT (13-1L 13-4L),
 13-1R 13-4R) LC (13-1R 13-4R)
 Cs (14) Cs (14) (7.5V) V
 com

(11)가 (11) (12-1 12-4)
 (13-1L 13-4L), (13-1R 13-4R)
 (15)가
 (15) 2 (16, 17)가
 (13-1L 13-4L) L(16)
 (13-1R 13-4R) R(17)

(16, 17) 1 (13-1L 13-4L),
 (13-1R 13-4R) (11)

(15) (18)가 (16, 17)
 (18) (19)가 (19)
 1, 2 VSTL, VSTR, 1, 2 VCKL, VCKR, 1, 2 ENBL, EN
 BR, HST, HCK 가

1, 2 VSTL, VSTR, 1, 2 VCKL, VCKR, 1, 2
 ENBL, ENBR
 (17) VSTR, VCKR ENBR
 (16) VSTL, VCKL ENBL
 1/2H

(18) video 1H (16, 17)
 (11) (21) (22)
 가

(21) (15) / (가 1024, 12 HST가
 , 1024/12 = 85 4 86) (21) HCK HCK
 HCK 가 가 (22)
 Vh1 Vh4

(22) (15) 4 (22 - 1 22 - 4)
 (22 - 1 22 - 4) video (23) (15)
 (12 - 1 12 - 4) (22 - 1 22 - 4) (21)
 Vh1 Vh4가 (23)
 video (12 - 1 12 - 4)

(16, 17) (16, 17)
 (16) VCKL, VCKXL VCKL VCKL 가 V
 CKR, VCKXR 2 VCKL 가

2 (16) 2 (16)
 (31) (32) 가

(31) (15) (S/R)
 VSTL VCKL, VCKLX
 (31) VCKL, VCKXL 가
 SP1, SP2, SP3, ...가

(32) (31) NAND (321 - 1, 321 - 2, 321 -
 3, ...), (322 - 1, 322 - 2, 322 - 3, ...), NAND (323 - 1, 323 - 2, 323 - 3, ...), (324 - 1, 32
 4 - 2, 324 - 3, ...) 가

(32) , NAND (321 - 1, 321 - 2, 321 - 3, ...) (31) 1 ,
 2 , 3 , ... SP1, SP2, SP3, ...
 ENBL NAND (321 - 1, 321 - 2, 321 - 3, ...)
 (322 - 1, 322 - 2, 322 - 3, ...) NAND (323 - 1, 323 - 2, 323 - 3, ...)

NAND (323 - 1, 323 - 2, 323 - 3, ...) VCKL, VCKXL
 , NAND (323 - 1)가 VCKL , NAND (323 - 2)가 VCKLX , NAND
 (323 - 3)가 VCKL

NAND (323 - 1, 323 - 2, 323 - 3, ...) (324 - 1, 324 - 2, 324 - 3, ...)
 Vg1L, Vg2L, Vg3L, ... (15) (13 - 1L, 13 - 2L, 13 - 3L, ...)
 3 VSTL, VCKL, VCKXL, SP1, SP2 Vg1L, Vg2L

, 2 (32) SP1, SP2, ... ENBL NAN
 D VCKL, VCKXL NAND ENBL NAND SP1, SP2, ...
 ENBL NAND Sp1 Sp2, Sp2 SP3, ... NAND (32') 4
 (17) (16) VSTR,
 VCKR, VCKXR ENBR Vg1R, Vg2R, Vg3R, ...
 Vg1R, Vg2R, Vg3R, ... (13 - 1R, 13 - 2R, 13 - 3R, ...)
 VSTR, VCKR, VCKXR ENBR ,
 1/2H VSTL, 5 VCKL, VCKXL ENBL Vg1R, Vg2R, ... ,
 Vg1L, Vg2L, ... 1/2H
 (15) (13 - 1, 13 - 2, ...) (13 -
 1L 13 - 4L) (13 - 1R 13 - 4R) (15)
 (16, 17) Vg1L Vg4L (16) (13 -
 1L 13 - 4L) Vg1L Vg4L 1/2H Vg1R
 Vg4R (17) (13 - 1R 13 - 4R)
 , 1 video , 6 V
 g1L (13 - 1L) HST (18) video
 1 가 ()
 , 1 Vg1R (13 - 1R) 1 1/2H
 가 video (13 - 1R) 가 (13 - 1L)
 Vg1R Vg1L (18) (21)
 Vg1R Vh4 6 Hout
 ideo 1 , 1 가 1 v
 Hout Vg1R 1/2H
 1 7
 , UXGA (1600 가 × 1200) HD1080i (1920 × 1080) video

Vcom(, 7.5V) 1H
 Vcom (, 15.5V) 5.5V 가 video (13 - 1, 13 -
 2, ...) (video 가 video

Vg1L, Vg2L, ... Vg1R, Vg2R, ...
 1/2H 1/2H
 1 , 1
 , 1
 Vg1R, Vg2R, ...

가

1H

2

2

가

가

가

1

, 2

1, 2

1

1

2

(57)

1.

가

1, 2

;

1

1

1

;

2 2 2 ; 1
1, 2 1, 2 가 1, 2

2.

1 ,
2 가 1 2 2

3.

2 ,
1 2 1/2H(H)

4.

2 ,
1 1 가 1 1
1
2 1 1 2 가 2
2

5.

1 ,

6.

가 ,
1, 2 ;
1 1 ;

2
;

1

2

1, 2

가

1, 2

7.

6 ,

1

1
가

2

2

2

8.

7 ,

1

2

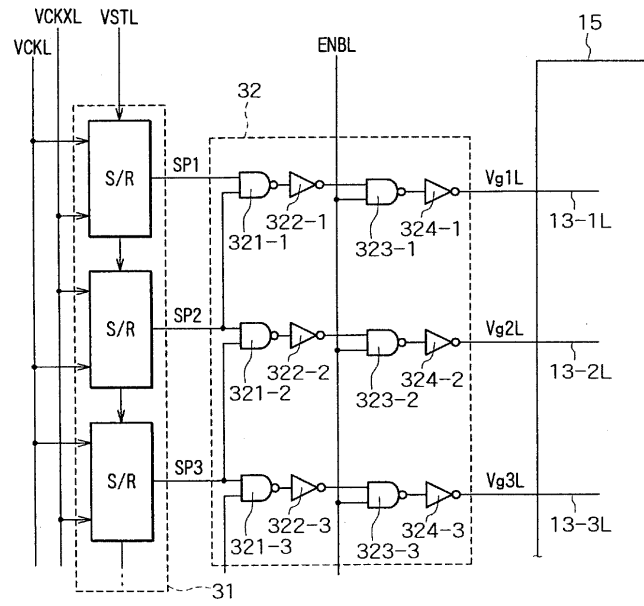
1/2H(H

)

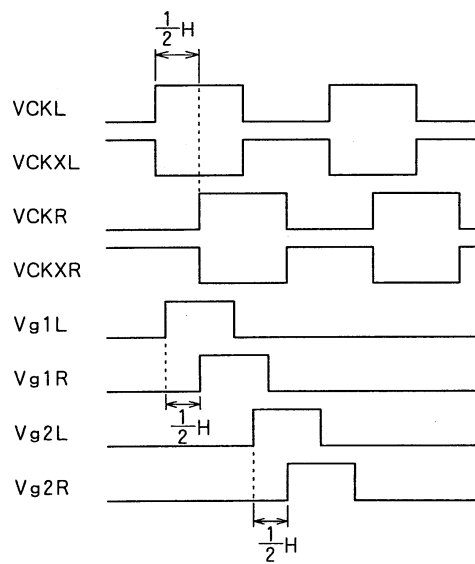
9.

6 ,

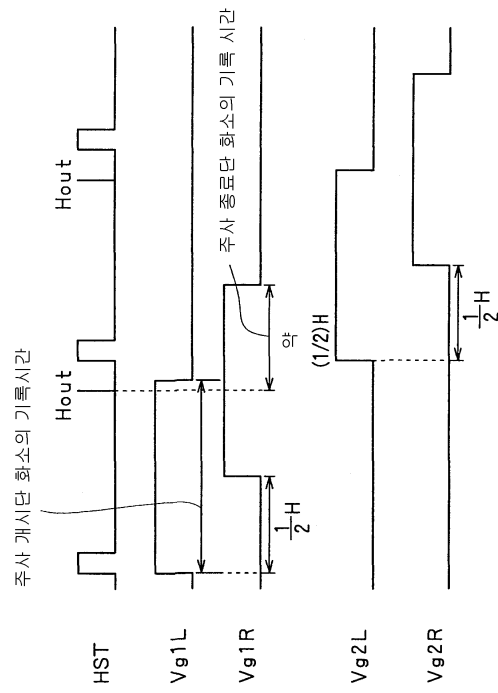
4



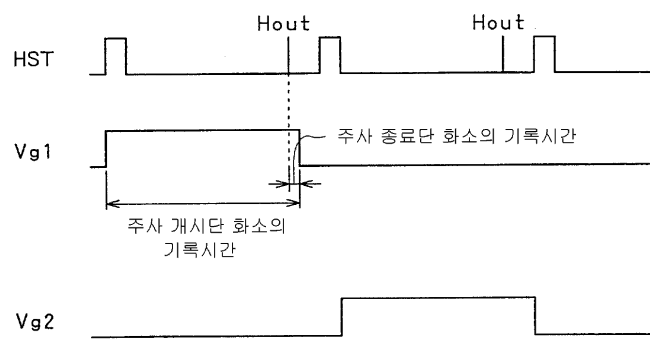
5



6



7



专利名称(译)	显示装置及其驱动方法		
公开(公告)号	KR1020020014674A	公开(公告)日	2002-02-25
申请号	KR1020010040393	申请日	2001-07-06
[标]申请(专利权)人(译)	索尼公司		
申请(专利权)人(译)	索尼公司		
当前申请(专利权)人(译)	索尼公司		
[标]发明人	UCHINO KATSUHIDE 우치노가쓰히데 KASHIMA TOMOHIRO 가시마도모히로 YAMASHITA JUNICHI 야마시타준이치		
发明人	우치노가쓰히데 가시마도모히로 야마시타준이치		
IPC分类号	G09G3/36 G09G3/20 G02F1/133		
CPC分类号	G09G3/3677 G09G3/3666 G09G3/3648		
代理人(译)	您是我的专利和法律公司 KIM , JAE MAN		
优先权	2000206225 2000-07-07 JP		
外部链接	Espacenet		

摘要(译)

公开了一种点顺序驱动型有源矩阵型液晶显示装置。这里，由于可以充分确保扫描侧端像素在水平方向上的记录时间，所以即使在短的水平消隐时段中也可以实现没有阴影的高质量图像质量。通过从其中心部分左右分离，像素部分的栅极线被分成左和右栅极线组，并且一对垂直驱动电路设置在显示部分的左侧和右侧。左扫描脉冲从左垂直驱动电路顺序输出到左栅极线组，而相位相对于左扫描脉冲延迟的右扫描脉冲从右垂直驱动电路顺序输出，以给予右栅极线组。 1 - 1 - 指数方面 显示器件，像素，垂直驱动电路，水平驱动电路，栅极线，阴影，液晶单元，点顺序

