



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(11) 공개번호 10-2008-0062588
(43) 공개일자 2008년07월03일

(51) Int. Cl.

G02F 1/133 (2006.01) G02F 1/13357 (2006.01)

(21) 출원번호 10-2006-0138544

(22) 출원일자 2006년12월29일

심사청구일자 없음

(71) 출원인

엘지디스플레이 주식회사

서울 영등포구 여의도동 20번지

(72) 발명자

김기덕

경기 군포시 산본1동 1055 매화아파트 1403-1201

(74) 대리인

허용록

전체 청구항 수 : 총 11 항

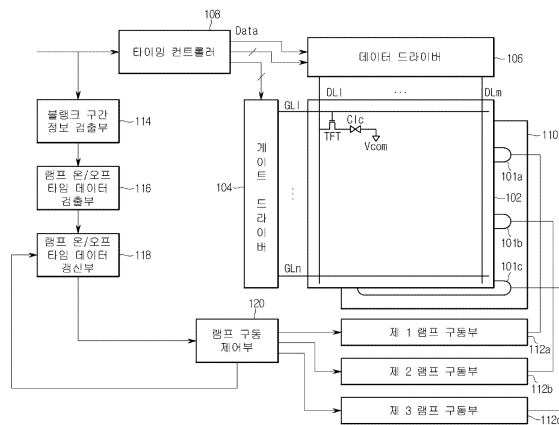
(54) 액정표시장치

(57) 요약

화질을 향상시킬 수 있는 액정표시장치가 개시된다.

본 발명에 따른 액정표시장치는 액정패널과, 상기 액정패널을 적어도 2 이상의 영역으로 구분하고 그 구분된 영역들에 대응되게 배치되는 적어도 2 이상의 램프들을 가지는 백라이트 유닛과, 상기 적어도 2 이상의 램프들을 구동하기 위한 램프 구동전압을 생성하는 적어도 2 이상의 램프 구동부와, 상기 액정패널에 입력될 데이터를 출력하는 입력부 및 상기 입력부로부터의 데이터 중 상기 적어도 2 이상의 램프들의 온/오프 시작 지정 데이터에 응답하여 상기 적어도 2 이상의 램프의 온 시작 시점과 종료 시점을 조절하도록 상기 램프 구동부를 제어하는 램프 구동 제어부를 포함하는 것을 특징으로 한다.

대표도



특허청구의 범위

청구항 1

액정패널;

상기 액정패널을 적어도 2 이상의 영역으로 구분하고 그 구분된 영역들에 대응되게 배치되는 적어도 2 이상의 램프들을 가지는 백라이트 유닛;

상기 적어도 2 이상의 램프들을 구동하기 위한 램프 구동전압을 생성하는 적어도 2 이상의 램프 구동부;

상기 액정패널에 입력될 데이터를 출력하는 입력부; 및

상기 입력부로부터의 데이터 중 상기 적어도 2 이상의 램프들의 온/오프 시작 지정 데이터에 응답하여 상기 적어도 2 이상의 램프의 온 시작 시점과 종료 시점을 조절하도록 상기 램프 구동부를 제어하는 램프 구동 제어부;를 포함하는 것을 특징으로 하는 액정표시장치.

청구항 2

제 1항에 있어서,

상기 입력부는 상기 액정패널 구동용 데이터가 입력되는 라인으로부터 상기 적어도 2 이상의 램프들의 온/오프 시작 지정 데이터를 검출하는 램프 온/오프 시작 지정 데이터 검출부를 포함하는 것을 특징으로 하는 액정표시장치.

청구항 3

제 2항에 있어서,

상기 램프 온/오프 시작 지정 데이터 검출부는,

상기 입력부로부터 블랭크 구간에 출력된 데이터를 검출하는 블랭크 구간 정보 검출부; 및

상기 블랭크 구간 정보 검출부로부터 검출된 데이터 중 램프 온/오프 시작 지정 데이터 유무를 판단하고 상기 램프 온/오프 시작 지정 데이터가 존재하는 경우 램프의 온 구간을 지정하는 구간 지정값을 상기 램프 구동 제어부로 출력하는 구간 지정값 출력부;를 포함하는 것을 특징으로 하는 액정표시장치.

청구항 4

제 3항에 있어서,

상기 램프 구동 제어부는,

초기 설정된 상기 적어도 2 이상의 램프들의 온/오프 시작 지정 데이터에 해당되는 임의의 값을 피드백 받아 상기 구간 지정값과 상기 피드백 받은 임의의 값을 이용해서 상기 적어도 2 이상의 램프들의 온 시작 시점에 해당되는 새로운 값을 산출하는 램프 온/오프 타임 데이터 갱신부; 및

상기 램프 온/오프 타임 데이터 갱신부로부터 산출된 값을 이용해서 램프의 온 시작 시점 및 종료 시점을 조절하여 상기 조절된 램프의 온/오프 타임에 해당되는 램프 구동 펄스를 생성하는 램프 온/오프 타임 조절부;를 포함하는 것을 특징으로 하는 액정표시장치.

청구항 5

제 4항에 있어서,

상기 램프 온/오프 타임 데이터 갱신부는,

상기 구간 지정값과 미리 설정된 단위 라인수를 곱셈 연산하는 곱셈부; 및

상기 곱셈부로부터 산출된 값과 상기 피드백 받은 임의의 값을 덧셈 연산하는 적어도 2 이상의 가산부;를 포함하는 것을 특징으로 하는 액정표시장치.

청구항 6

제 4항에 있어서,

상기 램프 온/오프 타임 조절부는,

외부로부터의 게이트 쉬프트 클럭신호의 하이펄스의 횟수를 카운트 하는 카운터;

상기 초기 설정된 상기 적어도 2 이상의 램프들의 온 시작 지정 데이터에 해당되는 임의의 값을 상기 적어도 2 이상의 가산부로부터 산출된 값으로 갱신하는 적어도 2 이상의 레지스터;

상기 카운터로부터 카운트 된 값과 상기 적어도 2 이상의 레지스터로부터 갱신된 값을 비교하여 그 비교결과에 따른 비교신호를 생성하는 적어도 2 이상의 비교부; 및

상기 적어도 2 이상의 비교부로부터 생성된 비교신호에 대응되는 램프 구동 펄스를 생성하는 적어도 2 이상의 펄스 발생부;를 포함하는 것을 특징으로 하는 액정표시장치.

청구항 7

제 6항에 있어서,

상기 적어도 2 이상의 레지스터는 비휘발성 메모리 소자를 포함하는 것을 특징으로 하는 액정표시장치.

청구항 8

제 7항에 있어서,

상기 비휘발성 메모리 소자는 ROM, EEPROM 및 Flash 메모리를 포함하는 것을 특징으로 하는 액정표시장치.

청구항 9

제 6항에 있어서,

상기 카운터는 게이트 스타트 펄스 신호에 의해 초기화 되는 것을 특징으로 하는 액정표시장치.

청구항 10

제 6항에 있어서,

상기 카운터는 수평동기신호의 하이 펄스의 횟수를 카운트 하는 것을 특징으로 하는 액정표시장치.

청구항 11

제 10항에 있어서,

상기 카운터는 수직동기신호에 의해 초기화 되는 것을 특징으로 하는 액정표시장치.

명 세 서

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

<19> 본 발명은 액정표시장치에 관한 것으로, 특히 화질을 향상시킬 수 있는 액정표시장치에 관한 것이다.

<20> 액정표시장치는(Liquid crystal display device)는 경량, 박형, 저소비 전력구동 등의 특징으로 인해 그 응용범위가 점차 넓어지고 있는 추세에 있다. 이러한 추세에 따라, 상기 액정표시장치는 사무자동화 기기, 오디오/비디오 기기등에 이용되고 있다. 한편, 상기 액정표시장치는 매트릭스 형태로 배열되어진 복수의 제어용 스위치들에 인가되는 영상신호에 따라 광빔의 투과량이 조절되어 화면에 원하는 화상을 표시하게 된다.

<21> 음극선관(CRT)이 전자총의 주사에 의한 임펄스형 발광인데 대하여, 상기 액정표시장치는 선형램프(형광등)를 조명광원으로 한 백라이트 시스템을 이용한 홀드형 발광이기 때문에 완전한 동화상 표시가 곤란했다. 즉, 액정표

시장치로 동화상 표시를 행한 경우, 그 홀드 특성 때문에 소위 모션 블러링(동화상 윤곽 열화)가 발생하고, 화상 품질이 저하된다.

<22> 따라서, 동화상 표시의 모션 블러링(동화상 윤곽 열화)을 방지하기 위하여 다수의 램프를 횡배열한 직하형의 백라이트를 이용한 백라이트 순차 구동방식에 따른 액정표시장치가 개시되었다.

<23> 이러한 백라이트 순차 구동방식에 따른 액정표시장치는 복수의 램프들을 표시화상의 주사신호의 개시시간에 동기시켜 점등시킴과 아울러 동일 레벨의 휘도 신호가 공급될때, 액정패널의 표시휘도가 각 프레임 사이에서 휘도값의 시간 적분치가 균등하게 되도록 함으로써 음극선관(CRT)과 동등한 임펄스형 발광(조명)으로서 동화상 표시에 있어서의 동화상 윤곽 열화를 방지하게 된다.

<24> 이상적으로 상기 액정패널 상에 화상이 표시된 후 상기 복수의 램프들이 구동을 하게 되면 상기 동화상 윤곽 열화를 방지할 수 있다.

<25> 이때, 주변환경의 온도 또는 인접하는 램프들간의 간섭 등에 따라 상기 복수의 램프들이 구동 시간에 지연이 발생하게 된다. 구체적으로, 상기 복수의 램프 구동 시간은 작업자에 의해 미리 설정된 값이므로, 주변 상황에 대해 고려한 값이 아니다. 따라서, 주변 상황에 따라 상기 복수의 램프 구동 시간에 지연이 발생할 수 있다. 상기 복수의 램프의 구동 시간에 지연이 발생하게 되면, 상기 액정패널 상에 원하는 화상으로 도달되는 과정이 표시되는 이른바, 원하지 않는 화상이 표시되는 현상이 발생하게 된다. 이로인해, 사용자가 액정패널 상에 표시되는 화상을 바라볼때 화질이상이 발생한 것처럼 느낄 수 있다.

발명이 이루고자 하는 기술적 과제

<26> 본 발명은 사용자가 직접 램프의 온/오프 타임을 조절할 수 있는 액정표시장치를 제공함에 그 목적이 있다.

<27> 또한, 본 발명은 화질을 향상시킬 수 있는 액정표시장치를 제공함에 그 목적이 있다.

발명의 구성 및 작용

<28> 상기 목적을 달성하기 위한 본 발명에 따른 액정표시장치는 액정패널과, 상기 액정패널을 적어도 2 이상의 영역으로 구분하고 그 구분된 영역들에 대응되게 배치되는 적어도 2 이상의 램프들을 가지는 백라이트 유닛과, 상기 적어도 2 이상의 램프들을 구동하기 위한 램프 구동전압을 생성하는 적어도 2 이상의 램프 구동부와, 상기 액정패널에 입력될 데이터를 출력하는 입력부 및 상기 입력부로부터의 데이터 중 상기 적어도 2 이상의 램프들의 온/오프 시작 지정 데이터에 응답하여 상기 적어도 2 이상의 램프의 온 시작 시점과 종료 시점을 조절하도록 상기 램프 구동부를 제어하는 램프 구동 제어부를 포함하는 것을 특징으로 한다.

<29> 이하, 첨부된 도면을 참조하여 본 발명에 따른 실시예를 설명한다.

<30> 도 1은 본 발명에 따른 액정표시장치를 나타낸 도면이다.

<31> 도 1에 도시된 바와 같이, 본 발명에 따른 액정표시장치는 화상을 표시하는 액정패널(102)과, 상기 액정패널(102) 상의 복수의 데이터라인(DL1 ~ DLm)을 구동하기 위한 데이터 드라이버(106)와, 상기 액정패널(102) 상의 복수의 게이트라인(GL1 ~ GLn)을 구동하기 위한 게이트 드라이버(104)와, 상기 데이터 및 게이트 드라이버(106, 104)의 구동 타이밍을 제어하는 타이밍 컨트롤러(108)와, 광을 생성하여 상기 액정패널(102)로 조사하는 백라이트 유닛(110) 및 상기 백라이트 유닛(110)에 구비된 램프를 구동하는 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)를 포함한다.

<32> 또한, 본 발명에 따른 액정표시장치는 도시되지 않은 시스템으로부터 공급된 수직동기신호(Vsync)의 블랭크 구간에 공급된 정보를 검출하는 블랭크 구간 정보 검출부(114)와, 상기 블랭크 구간 정보 검출부(114)에서 검출된 정보로부터 램프의 온/오프 타임 데이터의 유무를 검출하는 램프 온/오프 타임 데이터 검출부(116)와, 상기 램프 온/오프 타임 데이터 검출부(116)로부터 검출된 구간 지점수와 단위 라인수를 이용하여 상기 램프 온/오프 타임 데이터를 갱신하는 램프 온/오프 타임 데이터 갱신부(118) 및 상기 램프 온/오프 타임 데이터 갱신부(118)로부터 공급된 데이터를 이용하여 상기 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)를 제어하는 램프 구동 제어부(120)를 더 포함한다.

<33> 상기 액정패널(102)은 복수의 게이트라인(GL1 ~ GLn)과 복수의 데이터라인(DL1 ~ DLm)에 의하여 구분된 영역들에 각각 형성된 화소들을 구비한다. 이들 화소들 각각은, 대응하는 게이트라인(GL)과 대응하는 데이터라인(DL)간의 교차부에 형성된 박막트랜지스터(TFT) 및 상기 박막트랜지스터(TFT)와 공통전극(Vcom) 전극 사이에 접속된

액정 셀(C1c)을 구비한다.

- <34> 상기 박막트랜지스터(TFT)는 대응하는 게이트라인(GL) 상의 게이트 스캔신호에 응답하여 대응하는 데이터라인(DL)으로부터 대응하는 액정 셀(C1c)에 공급될 화소 데이터 전압을 절환한다. 상기 액정 셀(C1c)은 액정층을 사이에 두고 대면하는 공통전극과 박막트랜지스터(TFT)에 접속된 화소 전극으로 구성된다. 이러한 액정 셀(C1c)은 대응하는 박막트랜지스터(TFT)를 경유하여 공급되는 화소 데이터 전압을 충전한다. 또한, 상기 액정 셀(C1c)에 충전된 전압은 대응하는 박막트랜지스터(TFT)가 턴-온(turn-on) 될때 마다 갱신되게 된다.
- <35> 이에 더하여, 상기 액정패널(102) 상의 화소들 각각은 상기 박막트랜지스터(TFT)와 이전 게이트라인 사이에 접속된 스토리지 캐패시터(Cst)를 구비한다. 상기 스토리지 캐패시터(Cst)는 상기 액정 셀(C1c)에 충전된 전압의 자연적인 감소를 최소화 한다.
- <36> 이때, 상기 액정패널(102)은 복수의 영역으로 구분되어 있다. 상기 액정패널(102)은 상기 백라이트 유닛(110)에 배열된 램프에 의해 복수의 영역으로 구분될 수 있다. 예를 들어, 상기 액정패널(102)은 상단부, 하단부 및 중앙부의 3 영역으로 구분되어 있다고 하자.
- <37> 상기 게이트 드라이버(104)는 상기 타이밍 컨트롤러(108)로부터의 게이트 제어신호들(GCS)에 응답하여, 복수의 게이트라인(GL1 ~ GLn)에 복수의 게이트 스캔신호들을 대응하게 공급한다. 이들 복수의 게이트 스캔신호들은 복수의 게이트라인(GL1 ~ GLn)이 순차적으로 1 수평동기신호의 기간씩 인에이블(Enable) 되게 한다.
- <38> 상기 데이터 드라이버(106)는 상기 타이밍 컨트롤러(108)로부터의 데이터 제어신호들(DCS)에 응답하여, 복수의 게이트라인(DL1 ~ DLm) 중 어느 하나가 인에이블 될 때마다 복수의 화소 데이터 전압들을 발생하여 상기 액정패널(102) 상의 복수의 데이터라인(DL1 ~ DLm)에 각각 공급한다. 이를 위하여, 상기 데이터 드라이버(106)는 상기 타이밍 컨트롤러(110)로부터 화소 데이터를 1 라인분 씩 입력하고, 감마전압 세트를 이용하여 입력된 1 라인분의 화소 데이터를 아날로그 형태의 화소 데이터 전압들로 변환한다.
- <39> 상기 타이밍 컨트롤러(108)는 도시하지 않은 외부의 시스템(예를 들면, 컴퓨터 시스템의 그래픽 모듈 또는 텔레비전 수신 시스템의 영상 복조 모듈)으로부터의 데이터 클럭(DCLK), 수평동기신호(Hsync), 수직동기신호(Vsync) 및 데이터 인에이블(Data Enable) 신호(DE)를 이용하여 상기 게이트 제어신호들(GCS), 데이터 제어신호들(DCS) 및 극성 반전 신호(POL)를 생성한다. 상기 게이트 제어신호들(GCS)은 상기 게이트 드라이버(104)에 공급되고, 상기 데이터 제어신호들(DCS) 및 극성 반전 신호(POL)는 상기 데이터 드라이버(106)에 공급된다.
- <40> 상기 백라이트 유닛(110)은 일예로 제 1 내지 제 3 램프(101a, 101b, 101c)가 배열되어 있고, 상기 제 1 내지 제 3 램프(101a, 101b, 101c) 각각은 상기 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)로부터 공급된 제 1 내지 제 3 램프 구동전압에 의해 각각 구동된다. 또한, 상기 백라이트 유닛(110)에는 상기 제 1 내지 제 3 램프(101a, 101b, 101c)에서 생성된 광이 균일한 휘도를 갖도록 하며 상기 액정패널(102)로 상기 균일한 휘도의 광을 조사하기 위한 광학시트류와, 상기 제 1 내지 제 3 램프(101a, 101b, 101c) 상에 광학시트류를 지지하기 위한 기구물들이 구비되어 있다.
- <41> 상기 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)는 상기 램프 구동 제어부(120)로부터의 램프 구동 제어신호에 따라 상기 제 1 내지 제 3 램프(101a, 101b, 101c)를 구동하는 제 1 내지 제 3 램프 구동전압을 생성한다. 상기 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)에서 생성된 제 1 내지 제 3 램프 구동전압은 각각 상기 제 1 내지 제 3 램프(101a, 101b, 101c)로 공급된다. 상기 제 1 내지 제 3 램프(101a, 101b, 101c)는 상기 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)로부터 공급된 제 1 내지 제 3 램프 구동전압에 의해 온/오프(on/off) 된다.
- <42> 상기 블랭크 구간 정보 검출부(114)는 외부의 시스템으로부터 공급된 데이터 중 블랭크 구간에 공급된 데이터 정보를 검출한다. 상기 블랭크 구간 정보 검출부(114)는 상기 외부의 시스템으로부터 공급된 수직동기신호(Vsync)의 블랭크 구간에 삽입된 데이터 정보를 검출하여 상기 램프 온/오프 타임 데이터 검출부(116)로 이를 공급한다.
- <43> 상기 램프 온/오프 타임 데이터 검출부(116)는 상기 블랭크 구간 정보 검출부(114)로부터 공급된 데이터 정보 중 램프 온/오프 타임 데이터가 있는지 없는지를 검출하게 된다. 상기 램프 온/오프 타임 데이터 검출부(116)에는 기준 램프 온/오프 타임 데이터 어드레스가 설정되어 있어 상기 블랭크 구간 정보 검출부(114)로부터 공급된 데이터 정보 중 램프 온/오프 타임 데이터의 유무를 검출하게 된다. 상기 램프 온/오프 타임 데이터 검출부(116)는 상기 블랭크 구간 정보 검출부(114)로부터의 데이터 정보 중 상기 램프 온/오프 타임 데이터가 없는 경우 동작하지 않는다. 상기 블랭크 구간 정보 검출부(114)로부터의 데이터 정보 중 상기 기준 램프 온/오프 타임

데이터에 해당되는 램프 온/오프 타임 데이터가 공급되면, 상기 램프 온/오프 타임 데이터에 대한 구간 지정수를 검출하게 된다.

- <44> 즉, 상기 램프 온/오프 타임 데이터 검출부(116)는 상기 블랭크 구간 정보 검출부(114)로부터의 데이터 정보 중 램프 온/오프 타임 데이터가 존재하게 되면, 상기 램프 온/오프 타임 데이터에 대한 구간 지정수를 검출하여 상기 램프 온/오프 타임 데이터 갱신부(118)로 상기 구간 지정수를 공급한다.
- <45> 상기 램프 온/오프 타임 데이터 갱신부(118)는 상기 램프 구동 제어부(120)에 미리 설정되어 있는 임의의 값을 피드백 받아 상기 피드백 받은 임의의 값과 상기 램프 온/오프 타임 데이터 검출부(116)로부터 공급된 구간 지정수를 이용하여 새로운 값을 산출한다. 상기 램프 온/오프 타임 데이터 갱신부(118)에서 새롭게 산출된 값은 상기 램프 구동 제어부(120)로 공급된다.
- <46> 상기 램프 구동 제어부(120)는 상기 램프 온/오프 타임 데이터 갱신부(118)로부터 새롭게 값을 이용하여 제 1 내지 제 3 램프 구동 펄스를 생성하여 상기 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)로 상기 제 1 내지 제 3 램프 구동 펄스를 공급한다. 상기 램프 온/오프 타임 데이터 갱신부(118) 및 상기 램프 구동 제어부(120)에 대한 상세한 설명은 도 2를 통해 후술하기로 한다.
- <47> 이와 같이, 본 발명에 따른 액정표시장치는 초기 설정된 제 1 내지 제 3 램프(101a, 101b, 101c)의 온/오프 타임을 조절할 수 있다. 결국, 본 발명에 따른 액정표시장치는 작업자에 의해 설정된 상기 제 1 내지 제 3 램프(101a, 101b, 101c)의 온/오프(on/off) 타임을 시스템으로부터 공급된 램프 온/오프 타임 데이터를 검출하여 사용자가 조절함으로써, 사용자가 직접 최적의 화질을 설정할 수 있다.
- <48> 또한, 사용자가 상기 액정패널(102) 상의 특정화면(예를 들어 문자)을 띄어놓은 채로 리모콘등을 통해 램프의 온/오프를 조절하라는 지시 명령을 내리게 되면, 상기 지시명령에 의해 상기 블랭크 구간 정보 검출부(114)는 블랭크 구간동안 외부의 입력부로부터의 데이터 중 상기 램프의 온/오프 데이터의 유무를 판단한다. 상기 블랭크 구간 정보 검출부(114)에서 램프의 온/오프 데이터가 존재한다고 판단하게 되면, 위의동작을 반복적으로 수행하게 된다. 결국, 사용자가 특정화면을 액정패널(102) 상에 띄어놓은 상태에서 램프의 온/오프 타임을 직접 조절함으로써, 사용자가 직접 최적의 화질을 설정할 수 있게된다.
- <49> 도 2는 도 1의 램프 온/오프 타임 데이터 갱신부 및 램프 구동 제어부를 상세히 나타낸 도면이다.
- <50> 도 1 및 도 2에 도시된 바와 같이, 상기 램프 온/오프 타임 데이터 갱신부(118)는 도 1에 도시된 램프 온/오프 타임 데이터 검출부(116)로부터 검출된 구간 지정수와 단위라인수를 곱셈연산하는 곱셈부(122)와, 상기 곱셈부(122)로부터 산출된 값과 상기 램프 구동 제어부(120)로부터 피드백 받은 값을 덧셈 연산하는 제 1 내지 제 3 가산부(124, 126, 128)를 포함한다.
- <51> 상기 램프 구동 제어부(120)는 상기 제 1 내지 제 3 가산부(124, 126, 128)로부터 각각 산출된 값으로 갱신되는 제 1 내지 제 3 레지스터(130, 132, 134)와 도 1에 도시된 타이밍 컨트롤러(108)로부터 공급된 게이트 쉬프트 클럭(GSC) 신호를 카운트 하는 카운터(136)와, 상기 제 1 내지 제 3 레지스터(130, 132, 134)에서 각각 출력된 값과 상기 카운터(136)에서 출력된 값을 비교하는 제 1 내지 제 3 비교부(138, 140, 142)와 상기 제 1 내지 제 3 비교부(138, 140, 142)에서 각각 출력된 신호에 대응되는 램프 구동 펄스를 생성하는 제 1 내지 제 3 펄스 발생부(144, 146, 148)를 포함한다.
- <52> 상기 곱셈부(122)는 상기 램프 온/오프 타임 데이터 검출부(116)로부터 검출된 구간 지정수와 미리 설정된 단위 라인수를 곱셈 연산하여 소정의 값을 산출한다. 이때, 상기 단위라인수는 게이트라인수의 갯수에 해당된다. 상기 램프 온/오프 타임 데이터 검출부(116)로부터 검출된 구간 지정수가 3이고 상기 단위라인수가 10이면 상기 곱셈부(122)는 30이라는 값을 산출하여 상기 제 1 내지 제 3 가산부(124, 126, 128)로 각각 상기 30을 공급한다.
- <53> 상기 제 1 내지 제 3 가산부(124, 126, 128)는 상기 제 1 내지 제 3 레지스터(130, 132, 134)에 초기 설정된 값을 피드백 받는다. 상기 제 1 내지 제 3 가산부(124, 126, 128)는 상기 곱셈부(122)로부터 산출된 30이라는 값과 상기 제 1 내지 제 3 레지스터(130, 132, 134)에서 초기 설정된 임의의 값을 덧셈 연산을 하게 된다. 상기 제 1 내지 제 3 레지스터(130, 132, 134)에서 초기 설정된 임의의 값은 서로 상이하다. 상기 제 1 내지 제 3 가산부(124, 126, 128)에서 각각 산출된 값은 상기 제 1 내지 제 3 가산부(124, 126, 128)와 대응된 제 1 내지 제 3 레지스터(130, 132, 134)로 공급된다.
- <54> 상기 제 1 내지 제 3 레지스터(130, 132, 134)는 초기 설정된 임의의 값을 상기 제 1 내지 제 3 가산부(124,

126, 128)로부터 공급된 값으로 갱신한다. 상기 제 1 내지 제 3 레지스터(130, 132, 134)에서 갱신된 값은 도 1에 도시된 제 1 내지 제 3 램프(101a, 101b, 101c)의 온(on) 타임을 결정하는 값이다. 상기 제 1 내지 제 3 레지스터(130, 132, 134)에서 갱신된 값은 상기 제 1 내지 제 3 레지스터(130, 132, 134)와 대응된 제 1 내지 제 3 비교부(138, 140, 142)로 각각 공급된다. 이때, 상기 제 1 내지 제 3 레지스터(130, 132, 134)는 비휘발성 메모리일 수 있다. 예를 들어, 상기 제 1 내지 제 3 레지스터(130, 132, 134)는 ROM, EEPROM 및 Flash 메모리일 수 있다.

<55> 상기 카운터(136)는 상기 타이밍 컨트롤러(도 1의 108)로부터 공급된 게이트 쉬프트 클럭(GSC) 신호의 하이(High) 펄스의 횟수를 카운트 하여 상기 제 1 내지 제 3 비교부(138, 140, 142)로 상기 카운트 된 값을 출력한다. 상기 카운터(136)는 상기 게이트 쉬프트 클럭(GSC) 신호를 대신해 도시되지 않은 시스템으로부터의 수평동기신호(Hsync)의 하이(High) 펄스의 횟수를 카운트 할 수 있다. 이때, 상기 카운터(136)는 상기 타이밍 컨트롤러(108)로부터 공급된 게이트 스타트 펄스(GSP)에 의해 초기화된다. 상기 카운터(136)는 상기 게이트 스타트 펄스(GSP)를 대신해 상기 시스템으로부터의 수직동기신호(Vsync)에 의해 초기화 될 수 있다.

<56> 상기 제 1 내지 제 3 비교부(138, 140, 142)에는 앞서 서술한 바와 같이, 상기 카운터(136)에서 카운트 된 값과 상기 제 1 내지 제 3 비교부(138, 140, 142)와 대응된 제 1 내지 제 3 레지스터(130, 132, 134)로부터 갱신된 값이 공급된다. 이때, 상기 제 1 내지 제 3 레지스터(130, 132, 134)에서 갱신된 값은 서로 상이하다.

<57> 상기 제 1 비교부(138)는 상기 카운터(136)로부터의 카운트 된 값과 상기 제 1 레지스터(130)로부터 갱신된 값을 비교하여 그 비교결과에 따른 제 1 비교신호를 생성한다. 상기 카운터(136)로부터 카운트 된 값이 상기 제 1 레지스터(130)로부터 갱신된 값보다 작은 경우에 상기 제 1 비교부(138)는 로우(Low)의 제 1 비교신호를 생성한다. 이와 달리, 상기 카운터(136)로부터 카운트 된 값이 상기 제 1 레지스터(130)로부터 갱신된 값보다 큰 경우에 제 1 비교부(138)는 하이(High)의 제 1 비교신호를 생성한다. 상기 제 1 비교부(138)에서 생성된 로우(Low) 및 하이(High)의 제 1 비교신호는 상기 제 1 펄스 발생부(144)로 공급된다.

<58> 상기 제 2 비교부(140)는 상기 카운터(136)로부터의 카운트 된 값과 상기 제 2 레지스터(132)로부터 갱신된 값을 비교하여 그 비교결과에 따른 제 2 비교신호를 생성한다. 상기 카운터(136)로부터 카운트 된 값이 상기 제 2 레지스터(132)로부터 갱신된 값보다 작은 경우에 상기 제 2 비교부(140)는 로우(Low)의 제 2 비교신호를 생성한다. 이와 달리, 상기 카운터(136)로부터 카운트 된 값이 상기 제 2 레지스터(132)로부터 갱신된 값보다 큰 경우에 상기 제 2 비교부(140)는 하이(High)의 제 2 비교신호를 생성한다. 상기 제 2 비교부(140)에서 생성된 로우(Low) 및 하이(High)의 제 2 비교신호는 상기 제 2 펄스 발생부(146)로 공급된다.

<59> 상기 제 3 비교부(142)는 상기 카운터(136)로부터의 카운트 된 값과 상기 제 3 레지스터(134)로부터 갱신된 값을 비교하여 그 비교결과에 따른 제 3 비교신호를 생성한다. 상기 카운터(136)로부터 카운트 된 값이 상기 제 3 레지스터(134)로부터 갱신된 값보다 작은 경우에 상기 제 3 비교부(142)는 로우(Low)의 제 3 비교신호를 생성한다. 이와 달리, 상기 카운터(136)로부터 카운트 된 값이 상기 제 3 레지스터(134)로부터 갱신된 값보다 큰 경우에 상기 제 3 비교부(142)는 하이(High)의 제 3 비교신호를 생성한다. 상기 제 3 비교부(142)에서 생성된 로우(Low) 및 하이(High)의 제 3 비교신호는 상기 제 3 펄스 발생부(146)로 공급된다.

<60> 상기 제 1 펄스 발생부(144)는 상기 제 1 비교부(138)에서 생성된 제 1 비교신호에 해당되는 제 1 램프 구동 펄스를 생성한다. 상기 제 1 펄스 발생부(144)는 상기 제 1 비교부(138)로부터의 하이(High)의 제 1 비교신호가 공급되면, 상기 하이(High)의 제 1 비교신호가 공급되는 시점에서 상기 하이(High)의 제 1 비교신호에 대응되는 하이(High)의 제 1 램프 구동 펄스를 생성한다. 상기 제 1 비교부(138)로부터 로우(Low)의 제 1 비교신호가 공급되면, 상기 제 1 펄스 발생부(144)는 상기 로우(Low)의 제 1 비교신호가 공급되는 시점에서 상기 로우(Low)의 제 1 비교신호에 대응되는 로우(Low)의 제 1 램프 구동 펄스를 생성한다.

<61> 상기 제 2 펄스 발생부(146)는 상기 제 2 비교부(140)에서 생성된 제 2 비교신호에 해당되는 제 2 램프 구동 펄스를 생성한다. 상기 제 2 비교부(140)로부터 하이(High)의 제 2 비교신호가 공급되면, 상기 제 2 펄스 발생부(146)는 상기 하이(High)의 제 2 비교신호가 공급되는 시점에서 상기 하이(High)의 제 2 비교신호에 대응되는 하이(High)의 제 2 램프 구동 펄스를 생성한다. 상기 제 2 비교부(140)로부터 로우(Low)의 제 2 비교신호가 공급되면, 상기 제 2 펄스 발생부(146)는 상기 로우(Low)의 제 2 비교신호가 공급되는 시점에서 상기 로우(Low)의 제 2 비교신호에 대응되는 로우(Low)의 제 2 램프 구동 펄스를 생성한다.

<62> 상기 제 3 펄스 발생부(148)는 상기 제 3 비교부(142)에서 생성된 제 3 비교신호에 해당되는 제 3 램프 구동 펄스를 생성한다. 상기 제 3 비교부(142)로부터 하이(High)의 제 3 비교신호가 공급되면, 상기 제 3 펄스 발생부

(148)는 상기 하이(High)의 제 3 비교신호가 공급되는 시점에서 상기 하이(High)의 제 3 비교신호에 대응되는 하이(High)의 제 3 램프 구동 펄스를 생성한다. 상기 제 3 비교부(142)로부터 로우(Low)의 제 3 비교신호가 공급되면, 상기 제 3 펄스 발생부(148)는 상기 로우(Low)의 제 3 비교신호가 공급되는 시점에서 상기 로우(Low)의 제 3 비교신호에 대응되는 로우(Low)의 제 3 램프 구동 펄스를 생성한다.

<63> 상기 제 1 내지 제 3 펄스 발생부(144, 146, 148)에서 생성된 제 1 내지 제 3 램프 구동 펄스는 도 1에 도시된 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)로 각각 공급된다. 상기 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)는 상기 제 1 내지 제 3 램프 구동 펄스에 대응되는 램프 구동전압을 생성하여 각각 제 1 내지 제 3 램프(101a, 101b, 101c)로 공급한다. 상기 제 1 내지 제 3 램프(101a, 101b, 101c)는 상기 제 1 내지 제 3 램프 구동부(112a, 112b, 112c)로부터 공급된 제 1 내지 제 3 램프 구동전압에 따라 온/오프(on/off) 된다.

<64> 결국, 본 발명에 따른 액정표시장치는 작업자에 의해 설정된 상기 제 1 내지 제 3 램프(101a, 101b, 101c)의 온/오프(on/off) 타이밍을 시스템으로부터 공급된 램프 온/오프 타이밍 데이터를 검출하여 사용자가 조절함으로써, 사용자가 직접 최적의 화질을 설정할 수 있다.

발명의 효과

<65> 이상에서 살펴본 바와 같이, 본 발명에 따른 액정표시장치는 시스템으로부터 공급된 램프 온/오프 타이밍 데이터의 유무를 감지하여 상기 감지된 램프 온/오프 타이밍 데이터를 이용해서 램프의 온/오프 타이밍을 사용자가 직접 조절할 수 있다.

<66> 본 발명에 따른 액정표시장치는 사용자가 램프의 온/오프 타이밍을 직접 조절함에 따라 최적의 화질을 설정할 수 있다.

<67> 또한, 본 발명에 따른 액정표시장치는 램프의 온/오프 타이밍을 조절하여 화질을 향상시킬 수 있다.

<68> 본 발명은 실시예들을 참조하여 설명하였지만, 해당 기술 분야의 숙련된 당업자는 하기의 특허 청구의 범위에 기재된 본 발명의 사상 및 영역으로부터 벗어나지 않는 범위 내에서 본 발명을 다양하게 수정 및 변경시킬 수 있음을 이해할 수 있을 것이다.

도면의 간단한 설명

<1> 도 1은 본 발명에 따른 액정표시장치를 나타낸 도면.

<2> 도 2는 도 1의 램프 온/오프 타이밍 데이터 갱신부 및 램프 구동 제어부를 상세히 나타낸 도면.

<3> <도면의 주요부분에 대한 간단한 설명>

<4> 101a ~ 101c: 제 1 내지 제 3 램프

<5> 102: 액정패널 104: 게이트 드라이버

<6> 106: 데이터 드라이버 108: 타이밍 컨트롤러

<7> 110: 백라이트 유닛

<8> 112a ~ 112c: 제 1 내지 제 3 램프 구동부

<9> 114: 블랭크 구간 정보 검출부 116: 램프 온/오프 타이밍 데이터 검출부

<10> 118: 램프 온/오프 타이밍 데이터 갱신부

<11> 120: 램프 구동 제어부 122: 곱셈부

<12> 124: 제 1 가산부 126: 제 2 가산부

<13> 128: 제 3 가산부 130: 제 1 레지스터

<14> 132: 제 2 레지스터 134: 제 3 레지스터

<15> 136: 카운터 138: 제 1 비교부

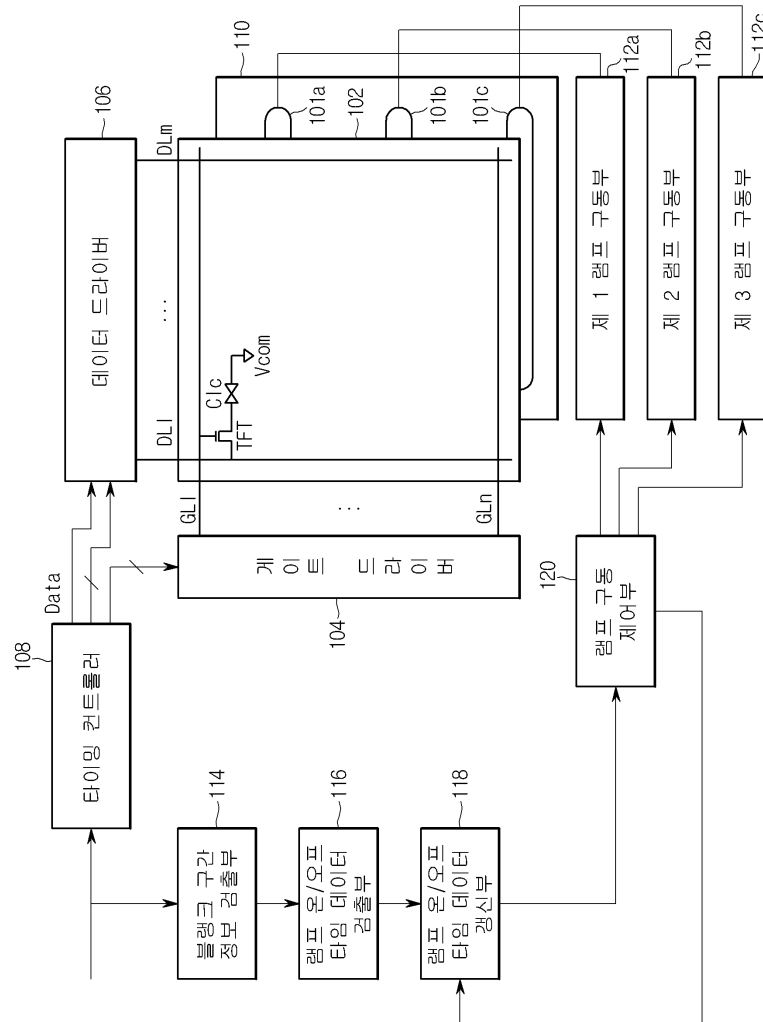
<16> 140: 제 2 비교부 142: 제 3 비교부

<17> 144: 제 1 펄스 발생부
<18> 148: 제 2 펄스 발생부

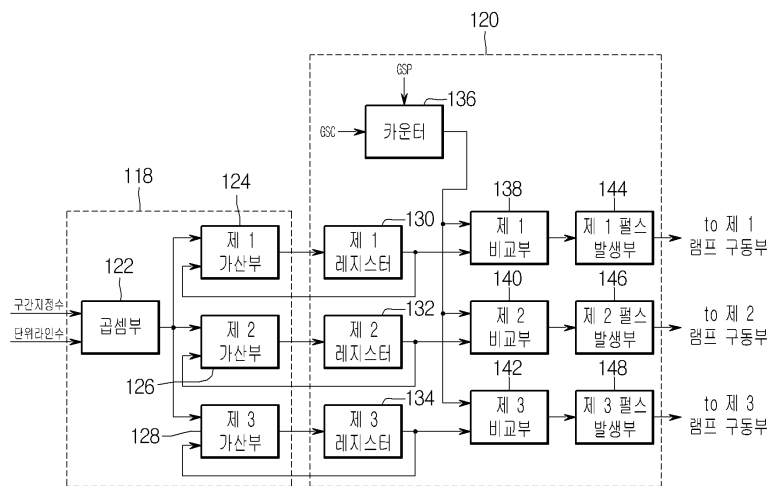
146: 제 2 펄스 발생부

도면

도면1



도면2



专利名称(译)	液晶显示器		
公开(公告)号	KR1020080062588A	公开(公告)日	2008-07-03
申请号	KR1020060138544	申请日	2006-12-29
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
当前申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	KIM KI DUK		
发明人	KIM, KI DUK		
IPC分类号	G02F1/133 G02F1/13357 G02F1/1335		
CPC分类号	G02F1/133604 G09G3/3406 G09G3/3648 G09G3/3696 G09G2310/061 G09G2320/0252		
其他公开文献	KR101332134B1		
外部链接	Espacenet		

摘要(译)

公开了一种改善图像质量的液晶显示器。根据本发明的液晶显示器包括灯驱动控制部分，该灯驱动控制部分控制斜坡驱动器，以控制来自输出背光单元的输入单元的数据中的2个或更多个灯的开始时间点和终点，具有液晶面板，以及2个或更多个灯，其被布置成根据2个或更多个区域对液晶面板进行分类并且对应于分类的域框架和2个或更多个斜坡驱动器，从而产生用于驱动2个或更多个灯的灯驱动电压并且，响应于2个或更多个灯的开/关开始指定数据，输入到液晶面板和输入单元的数据。扫描和灯的开/关时间。

