

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl. ⁷
G09G 3/36

(11)
(43)

2002 - 0039843
2002 05 30

(21)
(22)

10 - 2000 - 0069663
2000 11 22

(71)

136 - 1

(72)

204

699 - 7 3 301 1403

(74)

:

(54)

-

1 -

2 1

3a 3 1 2 -

*

*

10: 20: (DC)/ (DC)

30: 40:

54: 58: 1

64: 2

FT - LCD Panel) - (Image sticking) , (Flickering) - (T

-

TFT - LCD

(pixel)

TFT

(Column)

가

가

, (Gate off voltage) 가 , TFT (DC) (DC))
(DC) LCD

, TFT - LCD

(DC)

(DC)

(DC)

가

가

가

가 TFT

(AC)

STV CPV ,

/ ,

STV CPV ,

가

1 1 1

2 2 3

가 (DC)/ (DC) 10 20 (DC)

(DC) (AC) (AC) ()가

1

(20), (30), (40) (10), (DC)/ (DC)

(clock) (10) (H - sync) (V - sync), (DE),
 (sig1) (Data) STV (stv) CPV (cpv) (sig1) ,
 (vertical blanking time) (sig1) (30) (DC)

(20) (30) (10) (sig1) (DC)/ (DC)
 (AC) (sig2) (30)

(30) TFT (40) (10) (sig2) STV CPV (40) (DC) 가
 (AC) , (DC)

2 1 (30)

(10) (sig1) 1 (52) (54)
 (+) , (54) (52) (54)
 (54) 2 (56) , (54) (-) 가
 (Vss) (58)가

(54) (sig2) (66) (DC)
 (DC) (60)가 (60) (Vss)
 (62) (64)가

- 3

, (DE), (V - sync; 3a) (H - sync; 3b)가
 (clock) (data)가 (10) STV (

3c) CPV (3d) (40) 가
 sig1 (3d) (30) 가

, (10) (V - sync) (sig1) 10 20 (sig1)
 (30) (sig1) MHz HR(Holding ratio)

, (sig1) 가 가 가
 (Holding time) 가 가

(sig1) (3b '60') 1
 가 (10) ,

(Marging)

, / (20) (DC) (30)

, (30) (sig1) (V

cc) (Vss) / (20) /

, (30) 1 2 (52,56) (sig1)
 (Vcc) (Vss) (sig2)

(3e).

, TFT 가 (DC)

, (3b 60) 1 (3e 64)가
 MHz OV (swing)(3e 62)

가
가 가

1 (DC)

(AC) (DC)
(DC) ()

(57)

1.

STV CPV ,

/ ,

STV CPV ,

2.

1 , 가 - ,

3.

1 ,

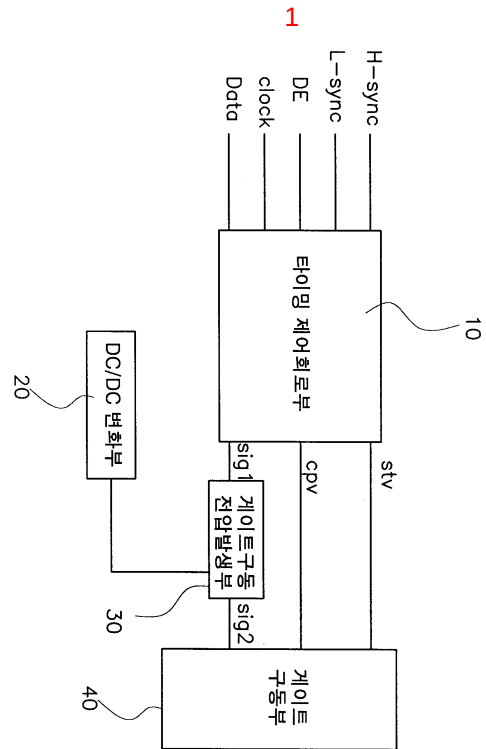
1 ,

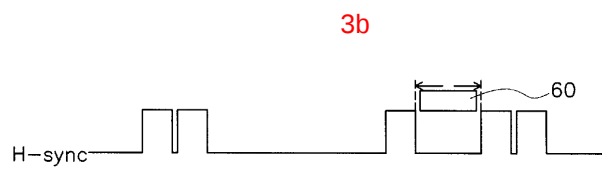
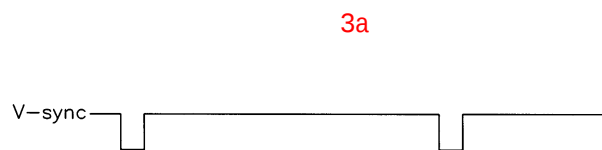
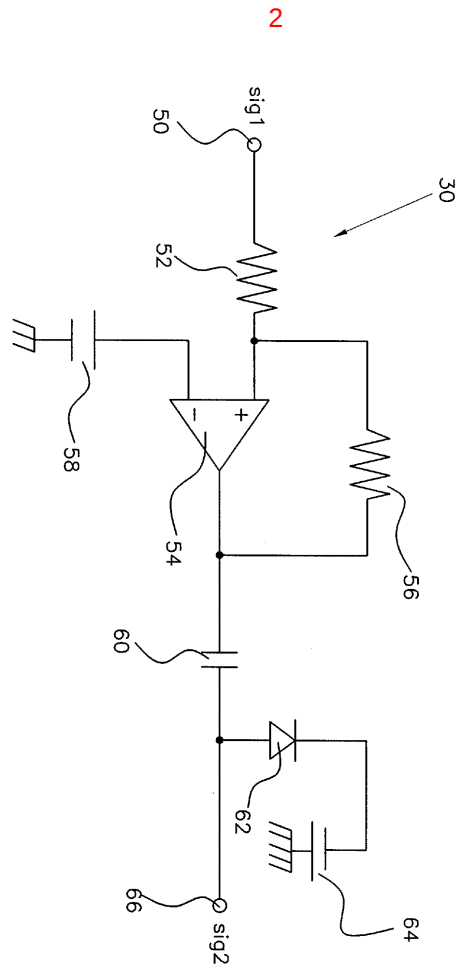
1 , 1

2 ,

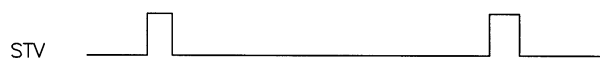
2 ,

3

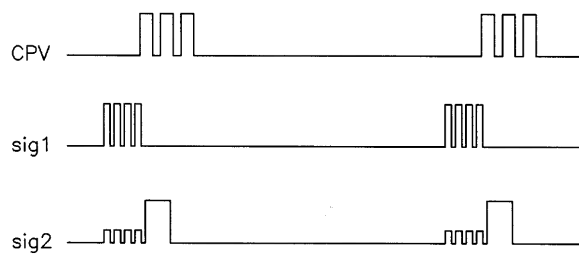




3c



3d



专利名称(译)	薄膜晶体管液晶显示面板驱动器		
公开(公告)号	KR1020020039843A	公开(公告)日	2002-05-30
申请号	KR1020000069663	申请日	2000-11-22
[标]申请(专利权)人(译)	HYDIS TECH HYDIS技术有限公司		
申请(专利权)人(译)	하이디스테크놀로지주식회사		
当前申请(专利权)人(译)	하이디스테크놀로지주식회사		
[标]发明人	PARK JUNGKOOK 박정국 LEE KYUNGHA 이경하		
发明人	박정국 이경하		
IPC分类号	G09G3/36		
其他公开文献	KR100618671B1		
外部链接	Espacenet		

摘要(译)

本发明是薄膜晶体管 - 一个直流电平由所述交流成分残留在面板上，通过驱动所述栅极线包括在预定时段期间的DC电平为栅极截止液晶显示面板的栅极截止电压的AC分量的部件一种用于强制放电残留图像的薄膜晶体管 - 液晶显示面板驱动装置。本发明用于此目的的晶体管 - 液晶显示面板驱动装置中，垂直同步信号，水平同步信号，数据使能信号，时钟信号和数据信号提供给输入STV和CPV信号，所述AC电平与垂直同步信号同步用于产生栅极截止驱动信号的定时控制器，和一个DC / DC转换器，用于通过输入栅极截止驱动信号产生的DC电平的栅极截止信号，栅极截止信号的恒定和直流电平的栅极截止信号的和在用于产生合成的交流水平部分，所述STV和CPV信号，门控关断时输入AC电平的栅极驱动信号的栅极截止驱动信号的栅极截止驱动信号的栅极驱动信号的栅极驱动电压发生器的间隔以及用于去除残余直流分量的栅极驱动器。 1

