

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl. ⁷
G02F 1/133

(11)
(43)

2003 - 0012756
2003 02 12

(21) 10 - 2001 - 0048089
(22) 2001 08 01

(71) 2 107 1008

(72) 2 APT107 1008

APT104 - 1401

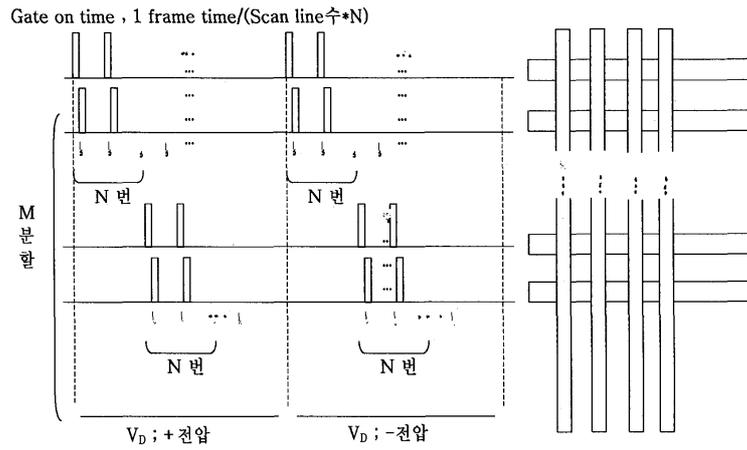
2 APT103 1205

2 1345 - 4 21 5

:

(54)

(N frame Quasi - DC) 가 , 가
가 (Storage Capacitance) 가
(M) (Contrast) 가
(N) (Block DC) (N) (M)
(N) 가 , 가
, 가 , 가



1

가

2

가

3-1

가

3-2

4

1

5-1

1

5-2

1

2

(N)

(quasi - DC)

6

2

7

2

8

(N)

가

((N)

N

N

) (-)

, 1 가 2 (2 1)

9 2 N

< >

(1)

1: 가 , 2: , 3: , 4: , 5:

(2)

1: V_D , 2. , 3: , 4: , 5:

(3-1, 3-2)

1: 가 , 2: 가 가

(4)

1. 가 , 2: 가 , 3: , 4: , 5:

(5-1)

1: , 2: , 3: , 4: , 5:

(5-2)

2 , , ,

1: , 2: , 3: , 4: , 5:

(6)

2 , 3:5 , 4:10 , 5:20 1:1 , 2: 2

(7)

2 가

(1 N 2)

1: 가 , 2: 가 , 3: 가 , 4:

: 가 ,

5,6,7,8: 1,2,3,4 (-) 가 , (),

9: , 10: 가

(8)

1:M 가 , 3:M 가 , 5,6,7,8: 1,2,3,4 가 , 2:M 가 , 4:M (-) 가 (.) ,

9: , 10: 가

(9)

1:

2: 2

(LCD;Liquid Crystal Disply)

가 1 2가 가 1 1 (16.7ms ÷ 5 - 1) (5 - 1) 가 1 2 가 1 3, 2 3) 가 1 4, 2 4) 가 3-1 1 3-2 2 (4 4) (4 5) 가 1 ÷ N ÷ (-) (7 5,6,7,8) ; (7 1,2,3,4) 가 1 N 가 2 2 가 6 2 1 1 N 가 ON 가 1 2

2가 . 1(5 - 1)
2(5 - 2) , (6)
가 1/2

(peak point)
가

가

1 가 , V_D 가 2(2)가 (on)
 V_D 3 5, R_{LC} 가 ,
5가 3 가 ,
3 가 (Cpix) 3-2 t 가

4 1 (timing chart) 4 1
가 4 2 가 , 4 3 V_D 가

4 5 5-1 5 가 가
가 t가 , (Saturation) 가 가

6(CS - 4001 FLC) (Peak Transmittance) 가
1 t가 6 가
2 1 1 N 5-2 7

8 M , (') N

가 (Open)

(Chisso CS4001)

(:2um) ,

N

9

N

2

2 가

가 , 2 IC N
 가 , 가 2 .

가 IC 가 ,
 가 가 .

(ON) , 가 가

가 .

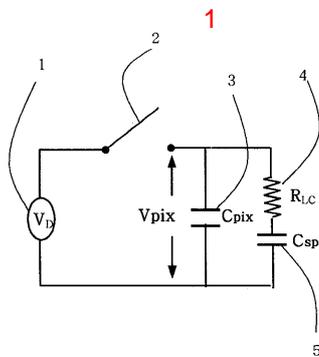
(57)

1.

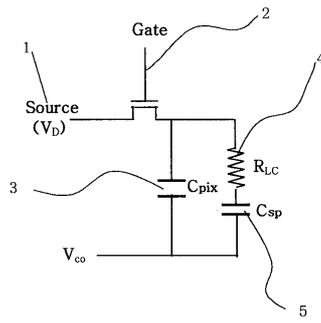
, (M) , N 8 (M)

2.

[80 1] 가 (M) 2 가 , (N) 1 .

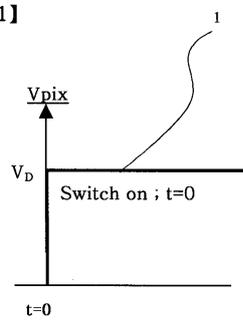


2

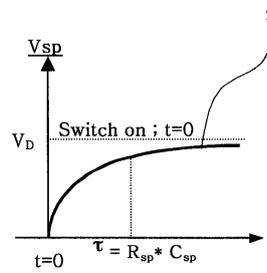


3

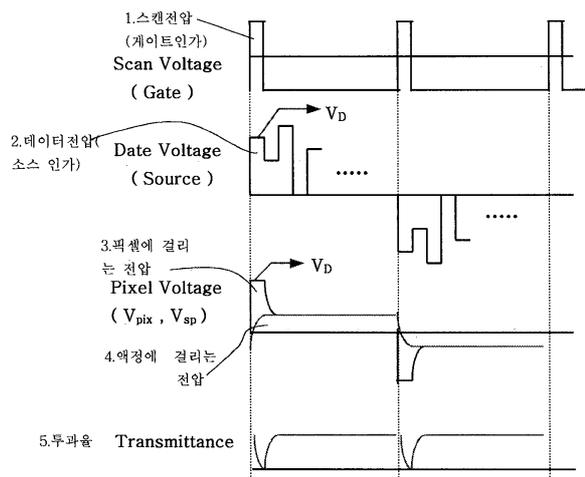
【도면3-1】



【도면3-2】



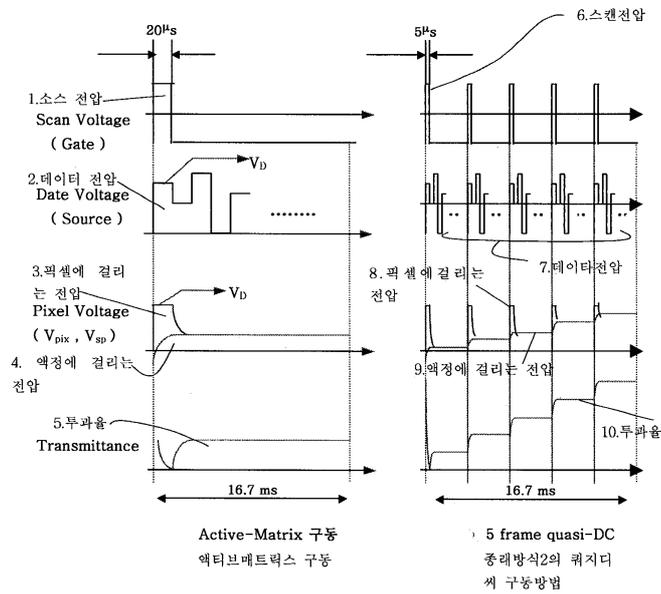
4



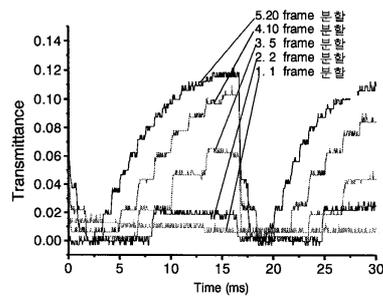
5

【도면5-1】

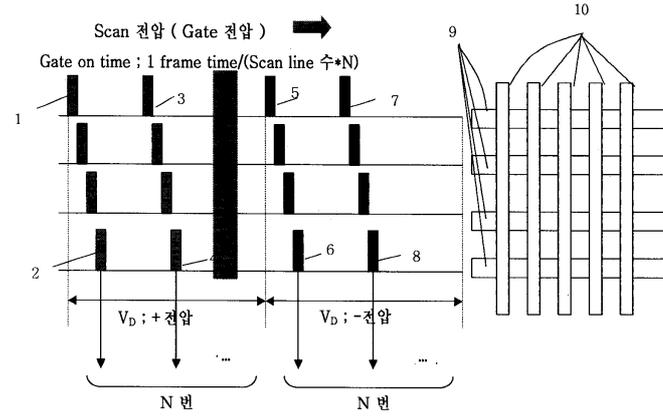
【도면5-2】



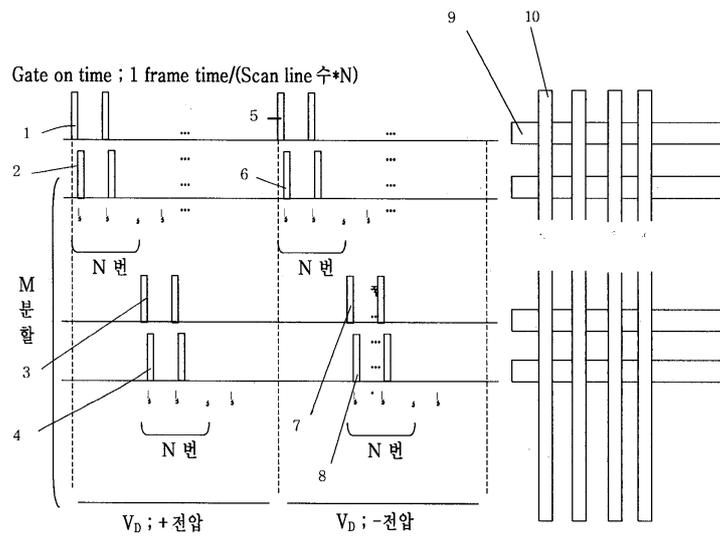
6

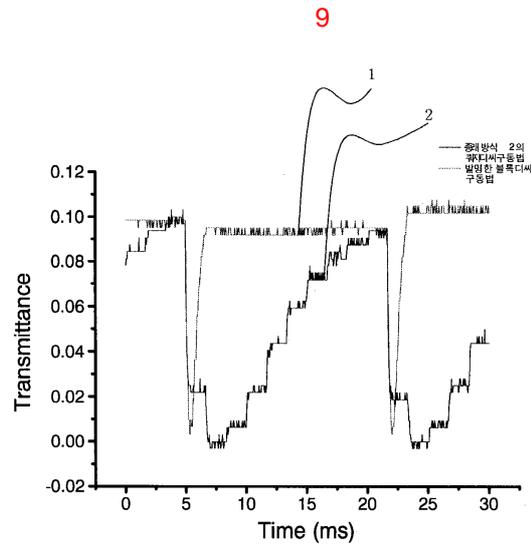


7



8





| | | | |
|----------------|--|---------|------------|
| 专利名称(译) | 铁电液晶显示器的驱动电路 | | |
| 公开(公告)号 | KR1020030012756A | 公开(公告)日 | 2003-02-12 |
| 申请号 | KR1020010048089 | 申请日 | 2001-08-01 |
| [标]申请(专利权)人(译) | KIM JAE常 Gimjaechang | | |
| 申请(专利权)人(译) | Gimjaechang | | |
| 当前申请(专利权)人(译) | Gimjaechang | | |
| [标]发明人 | KIM JAE CHANG 김재창 YOON TAE HOON 윤태훈 HAN KWAN YOUNG 한관영 KANG JIN WOO 강진우 | | |
| 发明人 | 김재창 윤태훈 한관영 강진우 | | |
| IPC分类号 | G02F1/133 | | |
| 外部链接 | Espacenet | | |

摘要(译)

在驱动铁电液晶时，由于铁电液晶的自发极化，基本上施加到铁电液晶的数据电压低于施加的电压。传统上，它由N帧Quasi-DC的方法驱动以对其进行补偿。然而，该方法的缺点还在于，施加电压后施加到铁电液晶的数据电压达到饱和透射率需要恒定的时间。为了通过其他方法对其进行补偿，附加了存储电容，但是这也导致像素的开口率降低，这极大地影响了屏幕透射率并且还对比度产生严重影响。为了解决这样的问题，本发明通过新发明的M (M) 块DC方法将整个屏幕的整行划分为M (M) 次，一旦扫描扫描，并且以相同的方式，下一个块日元 (N) 扫描一次扫描，通过驱动扫描线也¥ (N) 一次扫描中的最小的时间范围内的铁电液晶的透射率的最后一个块sikimeuro饱和的扫描方法，本发明的发明人发明了一种有效的驱动方法，其不需要附加存储电容并且不需要施加高电压，因为实际的数据电压幅度直接施加到液晶。 - 1 - 指数方面 液晶，铁电液晶，驱动方法，存储电容，有源矩阵

