

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl.⁷
G02F 1/133

(11)
(43)

2003-0069771
2003 08 27

(21) 10-2002-0059425
(22) 2002 09 30

(30) JP-P-2002-00043526 2002 02 20 (JP)

(71) 가 가 가 가 4 1-1

(72) 가 가 가 가 4 1-1

가 가 가 가 가 4 1-1

가 가 가 가 4 1-1

가 가 가 가 4 1-1

가 가 가 가 4 1-1

(74)

:

(54)

， 1

，

가

， 1

가

1

，

，

。

, , , , ,

1	1	.
2	1	가 .
3	1	.
4	2	.
5	2	가 .
6	3	.
7	3	가 .
8	6	.
9		.

< >

10 :
10B :
10C :
12 :
14 :
14B :
14C :
16 :
18 :
20 :
22 :
24 :
26 :
28 :
30 :

32 :

32a : 1

32b : 2

32c : 3

34 :

34a : 1

34b : 2

34c : 3

36 :

36a : 1

36b : 2

36c : 3

36d : 4

36e : 5

DIF :

DRV :

FL1, FL2 :

GT :

ODD :

OSD :

OSD1, OSD2 :

P :

SF1, SF2 :

TIM :

VS : 가

가 () 가 , CRT(Cathode Ray Tube)

CRT 가 , CRT 가 , 1
2001-125067 3
(), 1
1 (),

()가 ,
가 ,
가 ,

1 , 1
1 ,
1 ,

가 ,
1 가 ,

1 (),

1

가

가

가

1

1

가

1

1 2

가

< >

1

1 5

18), (10), (20), (10), (24), (10), (22), (12), (24), (14), (26), (16), (28), (18), (22), (24), (26), (28)

6ms), 2 SF1, SF2(8.3ms)

(10) , ASIC(Application Specific IC)

(30) , (12) (30) (32) (12a) DIF

(30) , (12a) 가

1 (32) , 1 (32a), 2 (32b) 3 (32c) SF2 1 (32a) SF

1 (32a) , SF1 (30) DIF

OSD

OSD

()

2 (32b) , (30) DIF

가 VS(가)

가 VS

가 ODD

2 (32b) , (12) 1 (12b) . 3 (32c) , SF2 (12b) ODD(, (30) SF2 (12a) , 1) . , SF2 1 (12b) , (32) , 가 (32) 가 (12b) , , 1 (12b) . (14) , 1 (32a) 3 (32c) OSD, ODD (16) , (14) , SF1, SF2 , DRV (16) (18) TIM) (16) , TIM 가 VS (14) (18) , DRV TIM (20 P(P) GT . (20) P . (22) , (20) (10) , (24) , (20) 1 () , (26) , ROM(Read Only Memory) , (26) , (20) (32) , (22) (26) (20) OSD, ODD . (28) , ROM , (28) (32) , (24) OSD, ODD (26) (28) , ROM , (32) , (20) OSC, ODD (20) , 가 VS (20) . 2 1 , 1 () 가 , FL1 ()가 , FL2 , (가 VS (가))가 . 2 , 가 VS , (+) (-) , 가 VS , 1 (32)가 OSD, ODD , 가 VS 가 VS . , SF1 , 1 VS (16) , 1 (32a)가 FL1 OSD SF1 , (20) (2 (a)). , SF1 (2 (b)). , SF2() , (16) , 3 (32c)가 ODD , SF2 가 (가) VS (2 (c)). , SF2 (2 (d)). , SF2

가 , FL1 . ,
 ,
 , FL1 , 가 FL2
 , OSD , FL2 가 SF1 , VS (16) , 1 (32a)가
 , SF1 , (20) (2 (e)). SF1
 ,
 , FL2 SF2() , (16) , 3 (32c)가
 , ODD , 가 가 (2 (h)). VS (2 (g)).
 , SF2 SF2
 ,
 , 1 (32) , ODD , (32) , 1
 , OSD ODD ODD
 FL1 , 'A1', 'A2'
 FL2 , 'B1', 'B2'
 1
 ,
 3 1 (10) . 3 ,
 (10) ,
 , n , (30) , 1 (12b) (n-1)
 , n , DIFn (1). 1 (32a) , DIFn
 SF1 가 (OSD VS), OSVn , OSDn n
 (12) (12a) . n ,
 2 (32b) , DIFn (2). 3 (32c) , (12) 1 (12b) (2)
 12) 1 (12b) , SF2
 , ODDn .
 n SF2 , ODD가 , SF1 OSD
 , 1 ,
 ,
 ,
 1 ,
 ,
 , 1 ,
 1 OSD
 ODD ,
 1 2 (32a, 32b) , (22) (26)
 OSD ODD ,

가 VS (20) , (20)

1 2 (32a, 32b) , (24) OSD ODD (28)

가 VS (20) (20)

SF2 1 (12b) , (32) ,

가 (32)

1 (12b) , 1 (12b)

가 가

SF1, SF2 (32) (14) (14)

SF1, SF2 (32) (14)

4 2

1 , 2 , 4 , 5 1

SF1 SF2 (10B) (14B)가

1 (10) (14) (10B) (14B)가

(10B) , ASIC(Application specific IC) (30) (34)

(34) , 1 (34a), 2 (34b) 3 (34c) 1 (34a), 2

(34b) 3 (34c) , 1 (32a), 2 (32b) 3 (32c)

4c) 1 (34a) SF1 OSD 2 3 (34b, 3)

SF2 ODD

(14B) , 1 (32a) 3 (32c) OSD, ODD (14B) ,

가 OSD, ODD DRV (16) (16) (18)

TIM SF1, SF2

5 2 , 1 () 가

1 (2) , SF1 SF2 3 1

1 5 (a) (h) 2

SF1

1 가 S

F1

6 3

1 5

1

, 1 3 SF1, SF2, SF3 SF1, SF2
(10) (14) SF3 (10C) (14C)가
1
(10C) , ASIC(Application specific IC) (30) (36)
(36) , 1 (36a), 2 (36b), 3 (36c), 4 (36d) 5 (36e)
(32b) 1 (36a), 2 (36b) 3 (36c) , 1 (32a), 2
OSD1 3 (32c) , 1 (36a) SF1
2 3 (36b, 36c) SF3 ODD
4 5 (36d, 36e) , 2 SF2() OSD2
, 4 (36d) , (30) DIF
4 (36d) ,
(12) 2 (12b)
5 (36e) SF2 , (30) (12a)
, 1 (12b) SF2
OSD2
(14C) , 1 (36a), 5 (36e) 3 (36c) OSD1, OSD2, ODD (16)
2, ODD (14B) , 3 SF1, SF2, SF3 DRV
(18) TIM
7 , 3 1 () 가
, FL1 ()
, FL2 ()가
, 가 VS , 6 VS (36)가
OSD1, OSD2, ODD 가 VS
FL1 SF1 , SF1 OSD1 , 1 가
7 (a)). SF1
FL1 SF2 , VS가 OSD2 ,
(16) , (7 (b)).
SF2 (7 (c)).
FL1 SF3() , 1 가
, SF3 (7 (d)).
2 FL2 , 가 , SF1 SF
SF3
, 1 3 SF1
,
, 2
, 1
, 1
FL1 , 'A1', 'A3' , 'A2'
FL2 , 'B1', 'B3' 'B2'

8 6 (10C) . 8 , 가
 (10C) ,
 , 1 (3) , 2 SF2 가 가
 , SF2 3
 , 1 가
 2 (12c) , (36) , SF2
 (36) , 2 (12c)
 , 1 SF2 , 9 , 가 VS
 , SF2
 ,
 ,
 (1)
 1 1 ,
 , 1
 1 ,
 , 1 ,
 ,
 ,
 ,
 (2)
 1 ,
 가 가 가 가 ,
 (3)
 2 ,
 1 ,
 ,
 1 1 ,
 , 가 1 2 , 가
 1 3 가

(4)

3 ,

2 ,

1 3 ,

,

1 , 2 가 4

,

2 ,

5

.

(5)

1 ,

, 1

.

(6)

1 ,

, 가 가

.

(7)

1 ,

.

(8)

1 ,

1 ,

.

(9)

1 ,

,

,

1 2 ,

.

(10)

1 2 ,
가 ,
,
가 ,
, 1
,
1
, 1
, 1
,
가
,

(57)

1. 1 1 ,
1
1
1
2. ,
가 가 가 가 ,
3. 1 ,

, 1

.

4.

1 ,

,

,

1 2 ,

.

5.

,

1

1

,

,

1

,

1

,

,

, 1

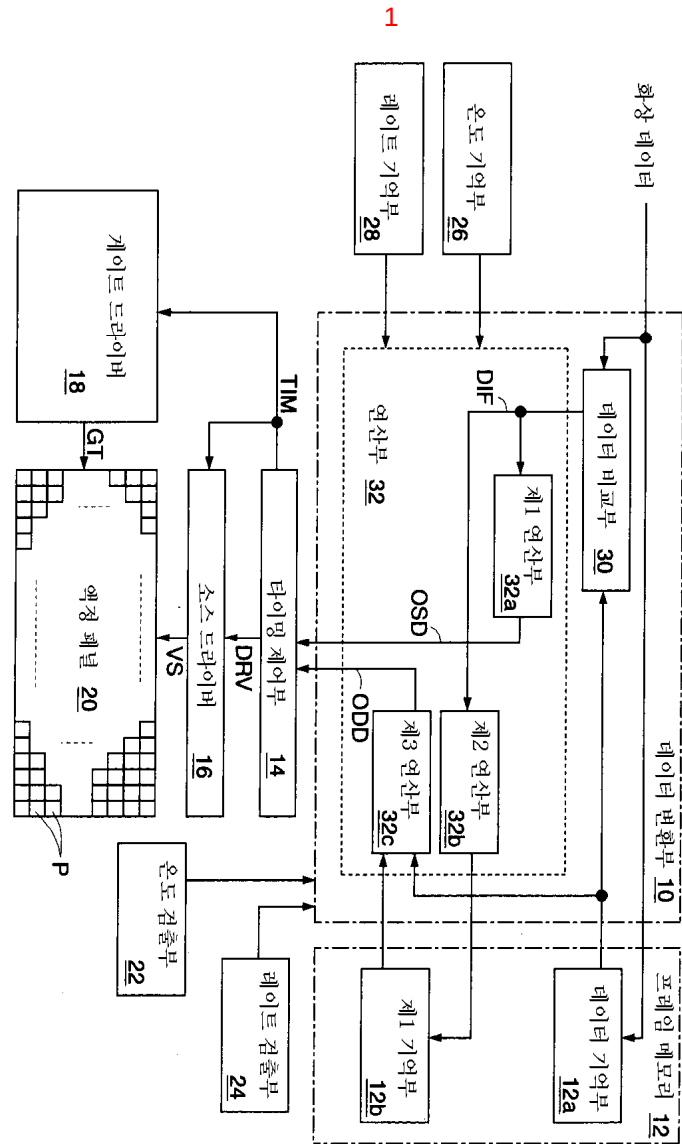
,

,

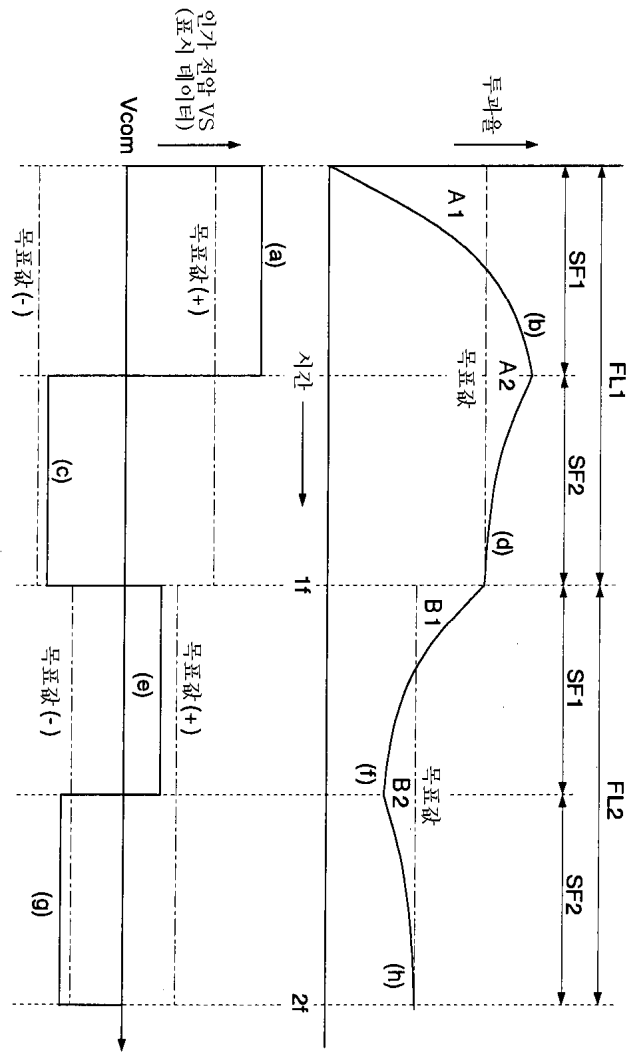
,

,

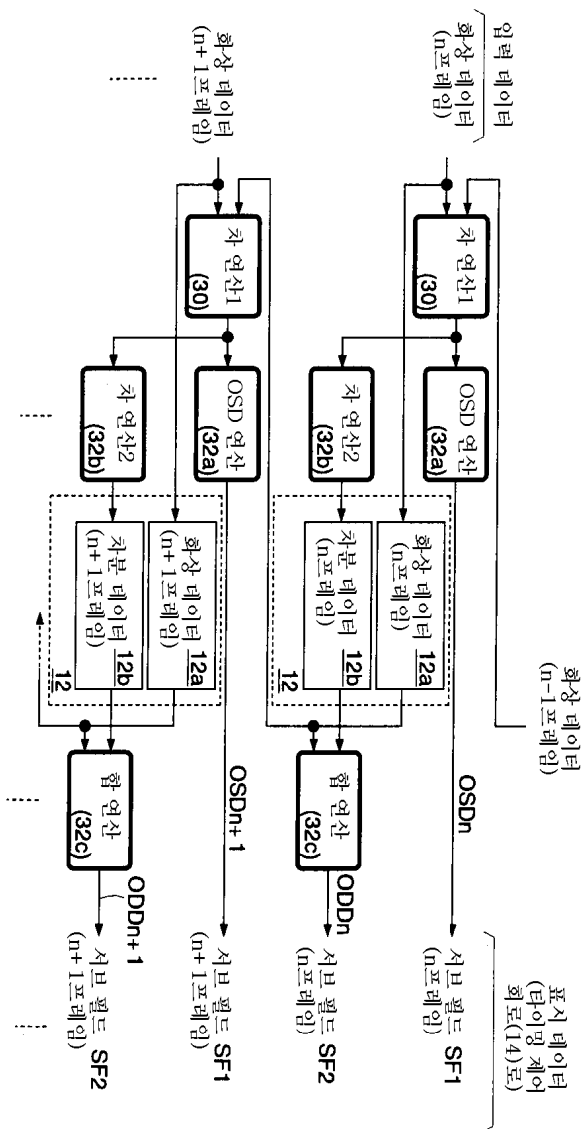
.

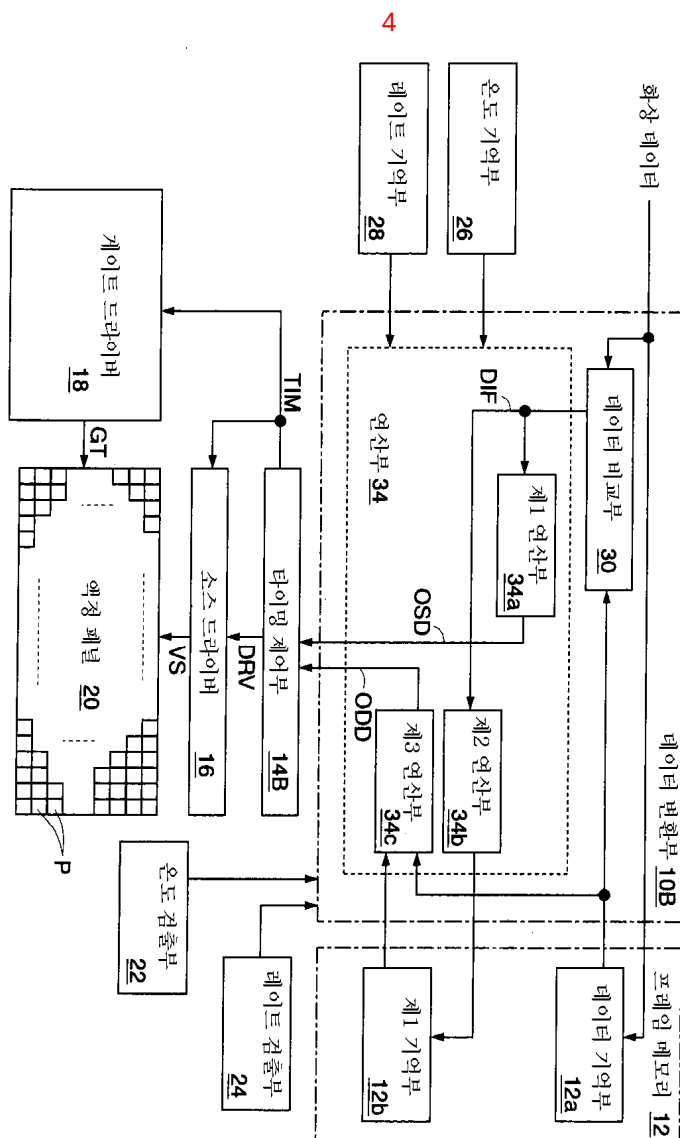


2

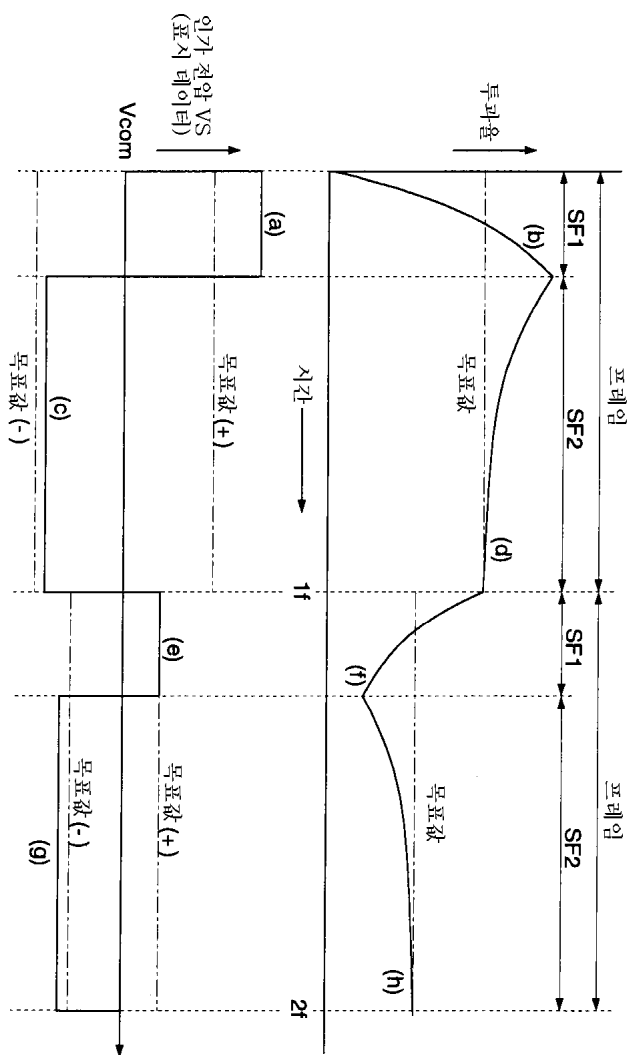


3

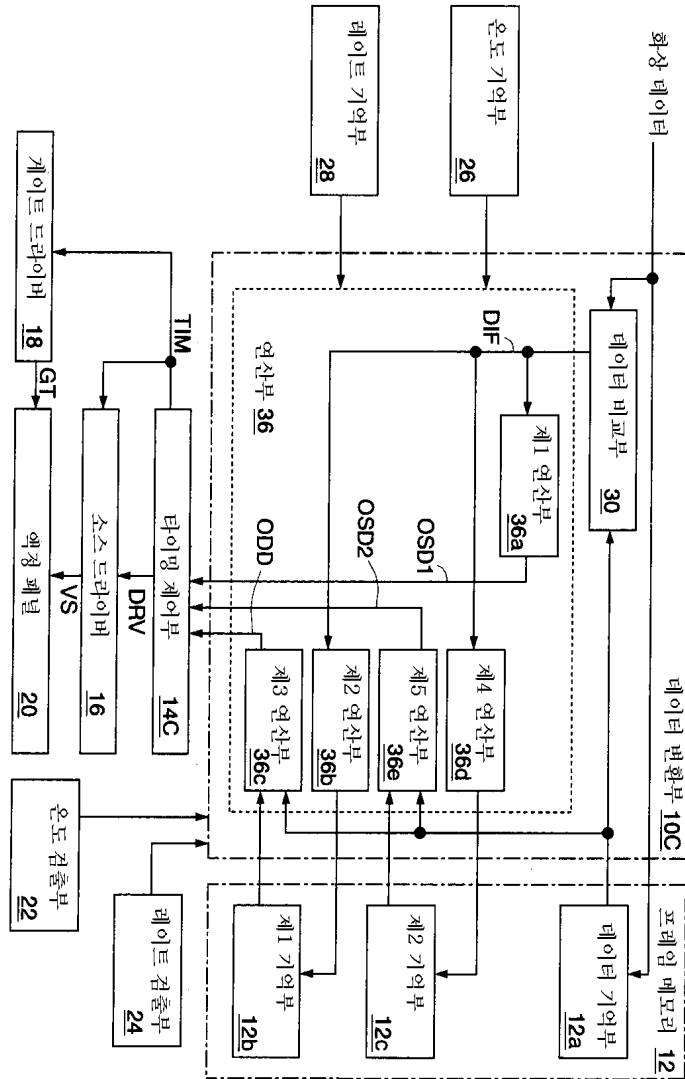




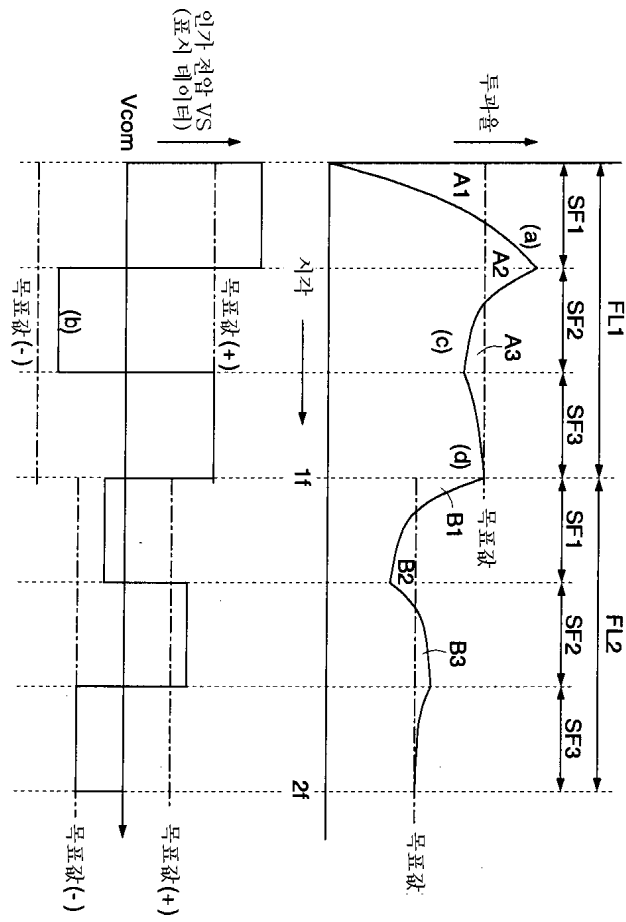
5

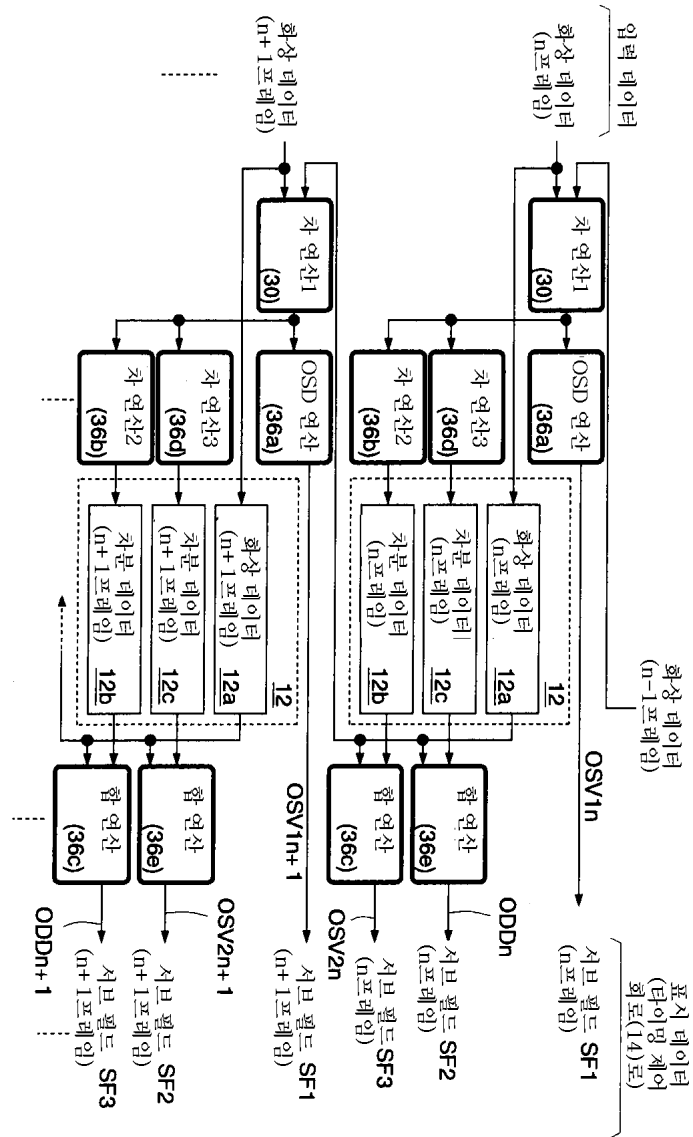


9

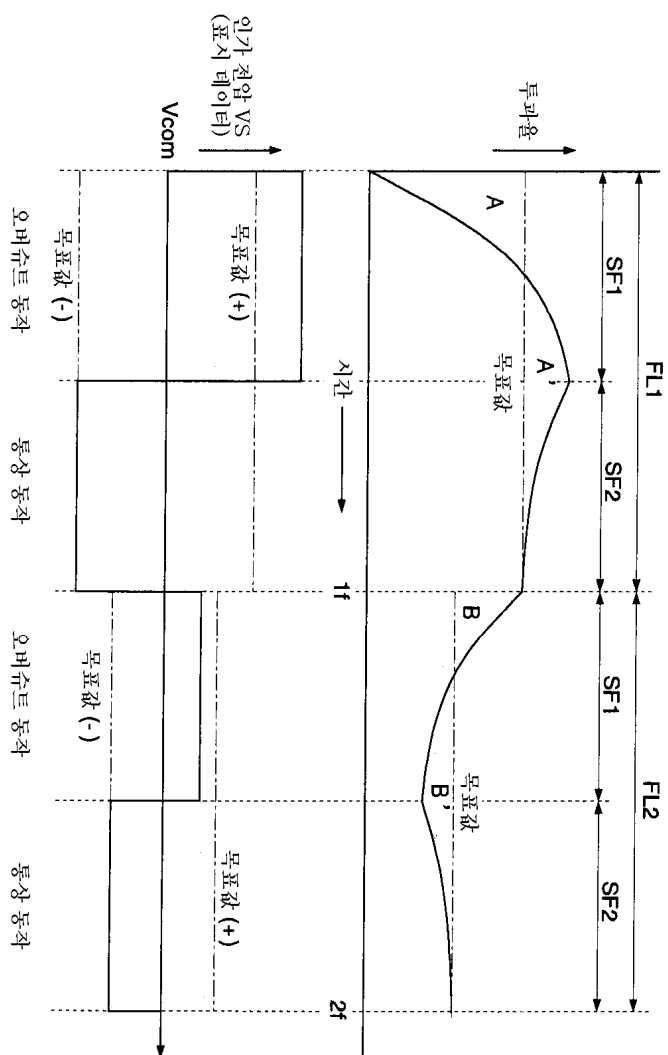


7





6



专利名称(译)	显示控制装置和液晶面板的液晶显示装置		
公开(公告)号	KR1020030069771A	公开(公告)日	2003-08-27
申请号	KR1020020059425	申请日	2002-09-30
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普株式会社		
当前申请(专利权)人(译)	夏普株式会社		
[标]发明人	SUZUKI TOSHIAKI 스즈끼도시아끼 KATAGAWA KOICHI 가따가와고이찌 YONEMURA KOSHU 요네무라고슈 KOJIMA TOSHIHIRO 고지마도시히로 YUDA TAKASHI 유다다까시		
发明人	스즈끼도시아끼 가따가와고이찌 요네무라고슈 고지마도시히로 유다다까시		
IPC分类号	G09G3/36 G09G3/20 H04N5/66 G02F1/133		
CPC分类号	G09G2340/16 G09G2320/0252 G09G2320/041 G09G2310/06 G09G3/3685 G09G3/2022		
代理人(译)	CHANG, SOO KIL CHU, 晟敏		
优先权	2002043526 2002-02-20 JP		
其他公开文献	KR100860189B1		
外部链接	Espacenet		

摘要(译)

从而提高了液晶显示装置的运动图像显示性能。计算单元，超过所述显示数据为比大于对应于多个对应于比构成一个帧周期的每个像素的透射率的最后，新供给的子场之外的子场的子场的图像数据的目标透射率更大，基于数据比较部分获得的差异。此外，响应于在一帧期间的子场结束时，运算单元1中，确定基于目标显示数据的像素的透射率的目标传输，数据比较部分确定的差。一个帧周期与工程，过冲内操作，由像素至对应于该图像数据的透射率，因此能够防止的现象发生，而不增加帧速率来关闭所述运动图像显示的尾部，运动图像显示美学外观可以改善。1 指数方面 图像数据，子场，透射率，多余显示数据，目标显示数据，

