

1a, 1b, 1c (Module)

2

3a, 3b

4a, 4b

*

*

10: 11: TFT

13: Vcom 15a: (odd)

15b: (even) 17a: (odd)

17b: (even) 30a:

30b: $G_1, G_2 \dots G_n$:

$D_1, D_2 \dots D_n$:

ircuit) PCB(Printed Circuit Board) , FPC(Flexible Printed C

(Module) , 1a, 1b, 1c

1a PCB FPC(7) (1) X - PCB(2) TFT 가 Y - PCB(4)

1b FPC(7) , 1c Y - PCB(4) (1)

(Module) (Panel) 가 (IC)

2 (10) (Test)

$(D_1, D_2 \dots D_n)$ (odd) (17a) , (D
 $D_1, D_2 \dots D_n$) (even) (17b) (G₁,
 $G_2 \dots G_n$) (odd) (15a) (even) (15b) , Vcom (13)
 TFT (11) , (10) (20)

(Signal) 가 , (Pixel)
 (even) (17b) (odd) (15a), (even) (15b) (odd) (17a),
 Vcom (13) 가 (Line) (Pixel) (short)

가 ,

TFT : IC 가
 ; TFT 가
 ; TFT Vcom (odd) (even)
 (even) (odd)

(even) (odd)
 (odd) (even)
 Vcom

3a 3b

3a (10) TFT (11) TFT
 (G₁, G₂..G_n) (D₁, D₂..D_n) (G₁, G₂..G_n)
 (odd) (15a) (even) (15b)
 (D₁, D₂..D_n) (odd) (17a) (even) (17b)
 (10) (30a) (odd) (17a) (D₁)

3b (30b) (D₂) (17b) 가 (odd) (17a) , , 3a (odd) (17a) (D₁) (odd) (17a) (even) (17b) (even) 가 TFT

4a 4b

4a (D₁) (D₁) TFT가 , , (odd) (17a) 가 , (odd) (17a) , D₃, D₅.. TFT

4b (17a) 가 , 가 (even) (17b) (D₂) TFT (odd)

, , , Vcom (13) (odd) (15a) (30a) (even) (15b)

Vcom 가 , , 가 가

(57)

1.

TFT :

IC ;

TFT 가 ;

TFT 가 ;

Vcom ,

ven) , (even) , (odd) (e (odd)

2.

1 ,
(odd) (eve

3.

1 ,

4.

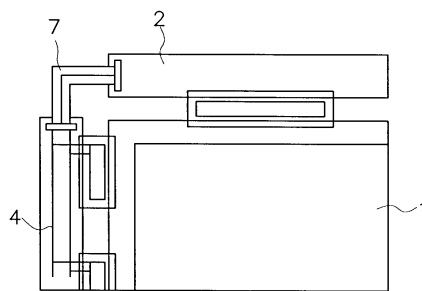
1 ,
(odd) (ev

5.

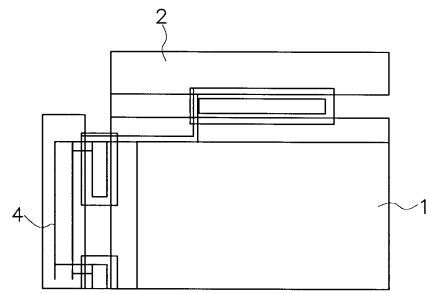
1 ,

Vcom

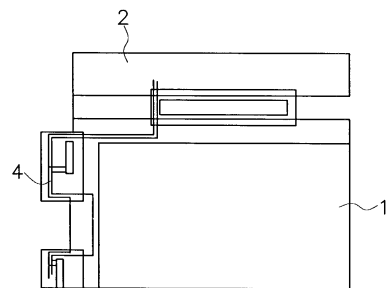
1a



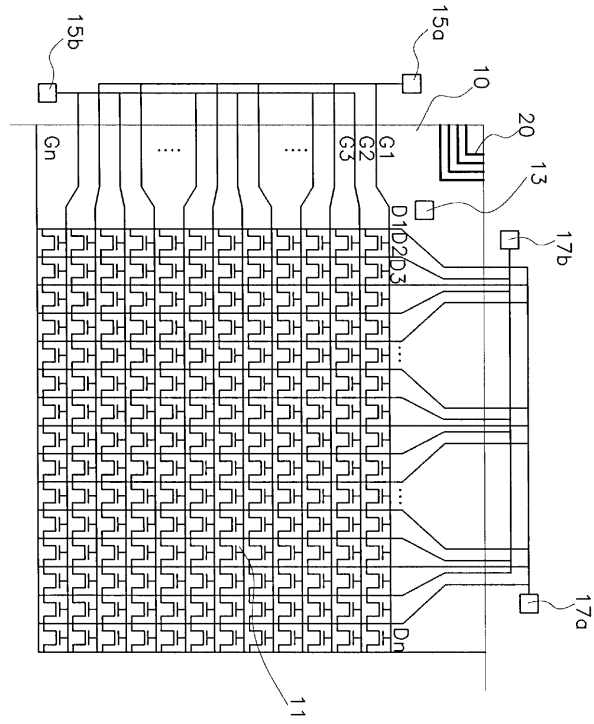
1b



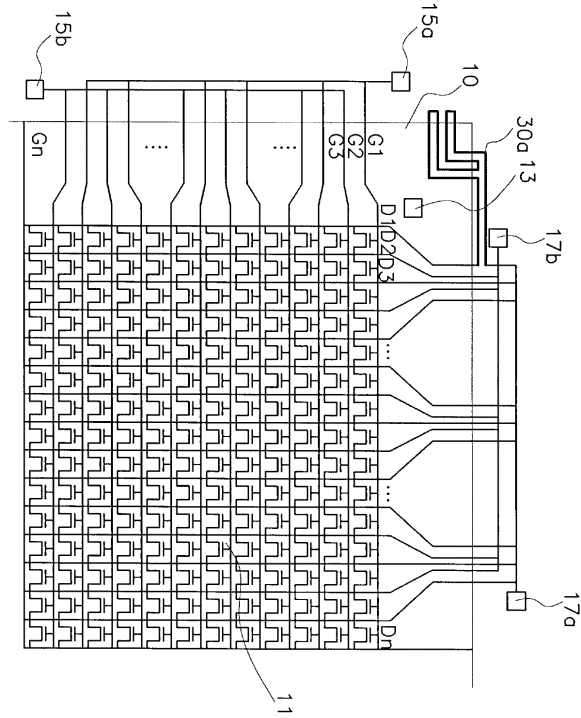
1c



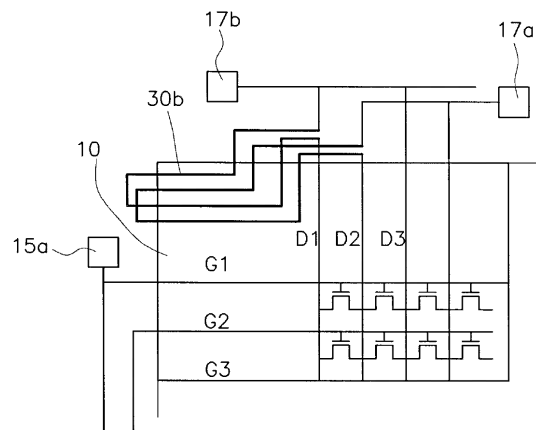
2



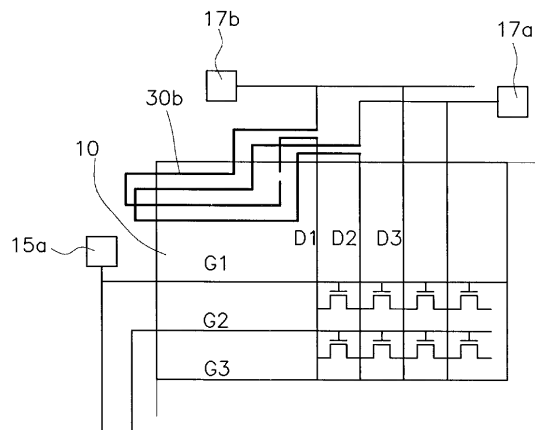
3a



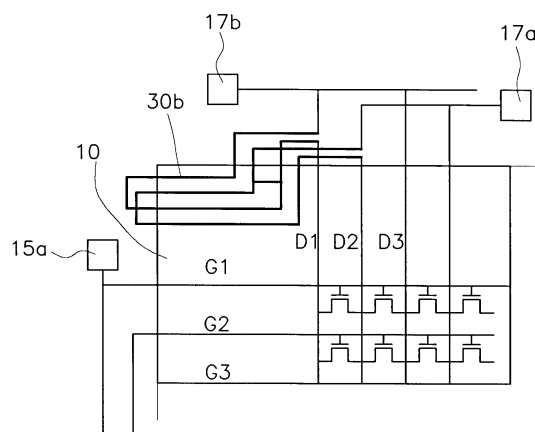
3b



4a



4b



专利名称(译)	用于测试液晶显示器面板中的布线缺陷的方法		
公开(公告)号	KR1020020059071A	公开(公告)日	2002-07-12
申请号	KR1020000087509	申请日	2000-12-30
[标]申请(专利权)人(译)	HYDIS TECH HYDIS技术有限公司		
申请(专利权)人(译)	하이디스테크놀로지주식회사		
当前申请(专利权)人(译)	하이디스테크놀로지주식회사		
[标]发明人	CHOI GYOUN 최교운 KIM YEONGKOO 김영구 LEE KONHO 이건호		
发明人	최교운 김영구 이건호		
IPC分类号	G02F1/1362 G02F1/1368 G01R31/02 G09F9/30 G09F9/00 G02F1/13 G09F9/35		
CPC分类号	G02F1/1309 G02F2001/136254		
其他公开文献	KR100494685B1		
外部链接	Espacenet		

摘要(译)

本发明公开了一种液晶显示器面板内布线的缺陷测试方法。所公开的发明是面板的TFT阵列部分：为了驱动栅极驱动集成电路，在多个数据上形成栅极奇数焊盘和连接栅极焊盘的奇数和偶数转向线的栅极偶数焊盘。多条布线的线：栅极焊盘：TFT阵列部分，其被布置用于授权TFT阵列部分的多条栅极线中的驱动信号，以用于由数据焊盘部分的所有像素组成的液晶显示装置：面板布置是为了授权图形信号和连接的Vcom焊盘部分。在面板数据内的顶角处布置添加（奇数）焊盘和数据偶数焊盘连接数据焊盘部分的奇数和偶数转向线。多个布线串联连接到它连接的数据焊盘部分中的任何一条线，作为锯齿形并且判断出畸形发生。

