

(19)  
(12)

(KR)  
(A)

(51) 。 Int. Cl.<sup>7</sup>  
G09G 3/36

(11)  
(43)

10-2004-0079047  
2004 09 14

(21)

10-2003-0013949

(22)

2003 03 06

(71)

.

20

(72)

647-308

881

113-1703

(74)

:

(54)

，  
.  
，  
가  
；  
가  
1  
2  
；  
，  
R,G,B  
가  
1  
；  
，  
.  
.

6

1  
2 1  
3

4

5                      3      4

6

7

8

<
>

100 :                      200 :

300 :                      400 :

가 (Thin Film Transistor : 'TFT')가

1

1 (10) (RGB Data)

( , , ) (12)

LVDS(Low Voltage Differential Signal)

TTL (12) (C

hip)

(12) (18) (10) (20)

(10)

(16) (18) DAC(Digital To Analog Converter)

(18) (12) (2)

(20) (12) (2) TFT

/ 가 (18) TFT

(14) (2)

2 1

2 (DE), (34) (10) (Hsync), (Vsync), (18) (20)  
 ) (DE) (CLK) (36), (10) (R, G, B)  
 (18) (32), (10)  
 (28), (28)  
 (26)

3 (Vsync)  
 nc) (Hsync)

(DE)  
 (36) (10), (18)  
 (20)

4

, SSC(Source Sampling Clock) (Rising Edge) (Falling Edge)  
 (Latch)

SOE(Source Output Enable) SSC (2)

SSP(Source Start Pulse) 가 ,

POL(Polarity Reverse) (Dot inversion) (+) (-)

GSC(Gate Shift Clock) TFT ON

GOE(Gate Output Enable) IC( Row Driver IC)

GSP(Gate Start Pulse) 가 ,

(32) (10) (R, G, B) 가 (2)  
 (18)

(34) 1 5 ( 90  
 % , ) 1

, 1 16ms , XGA(1024X768) 75Hz 1  
 = 15.35ms( 800 96%) 768 16ms\*(768/800)  
 5

, 5 1/4

가 (Shadow  
 mask) CRT 가 가

1

가 ; 1 , R,G,B  
가 2  
;

가 , R,G,B , 1 가 ;  
2 ;

2 1 80% 가

6

(100) ( ) ( ) 가  
(Hsync) (200) 3 (Vsycn), R, G, B( , , ) (100) (CLK) 가 (P)  
가 1 2 1  
(DE)  
(300) (200) ( 가 1 )  
가 , (300) 1 2  
1  
(400) (200) (300)  
(100)  
(200)  
(200) (300)  
(400)

7

7 가 , 1 , 1 1 , 1 5 1 , 1 , 1 1 ( , ) 90% 20% 80% 90% . 8 . (200) (Hsync) (P) (Vsync), (DE) , 1 가 .(S1) 0) .(S2) (400) , (30 1 가 .(S3) 1 가 2 가 (DE') (400) (S4), (DE') (400) .(S5)

(57)

1.

가 ; , 가 , R,G,B , 가 1 2 1 ; ; ;

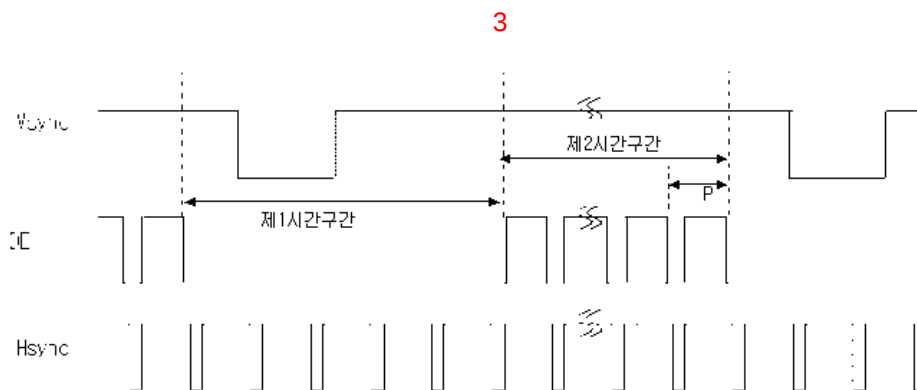
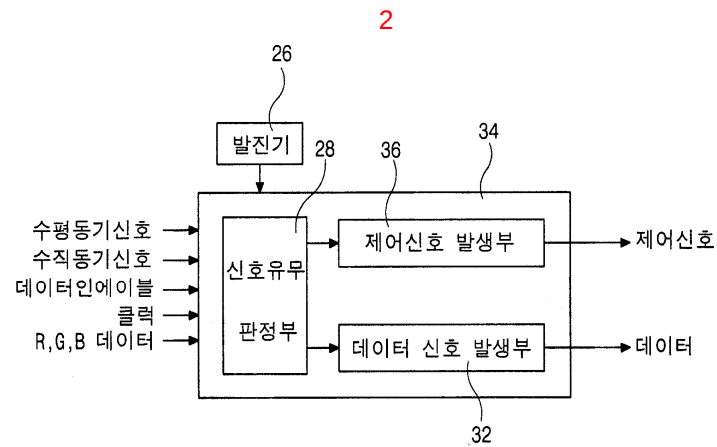
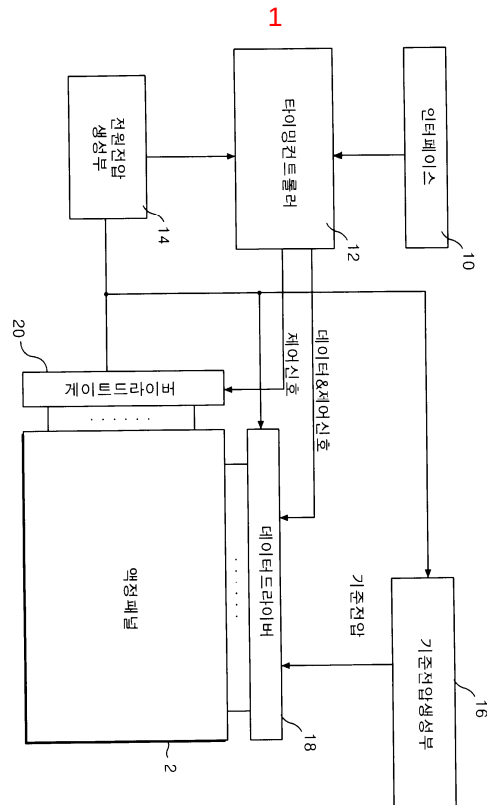
2.  
1 ,

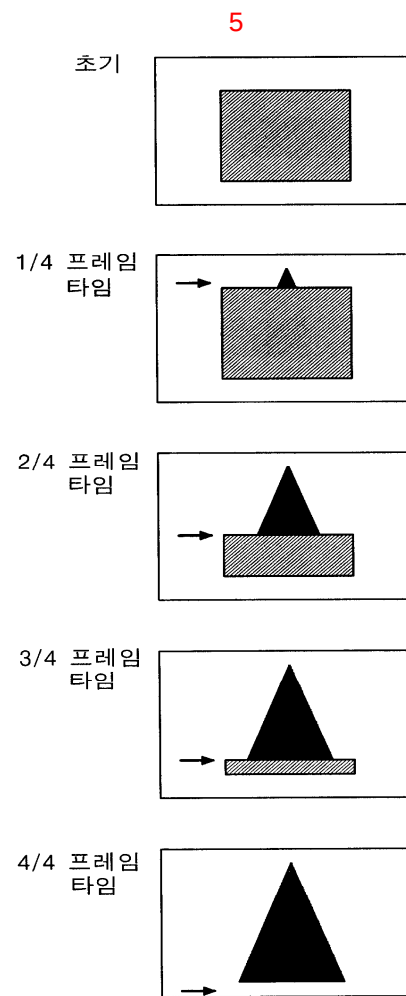
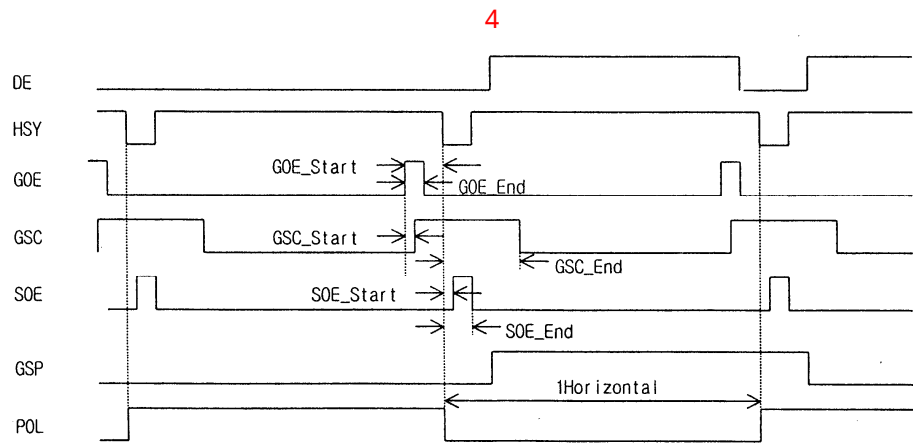
3.  
1 ,

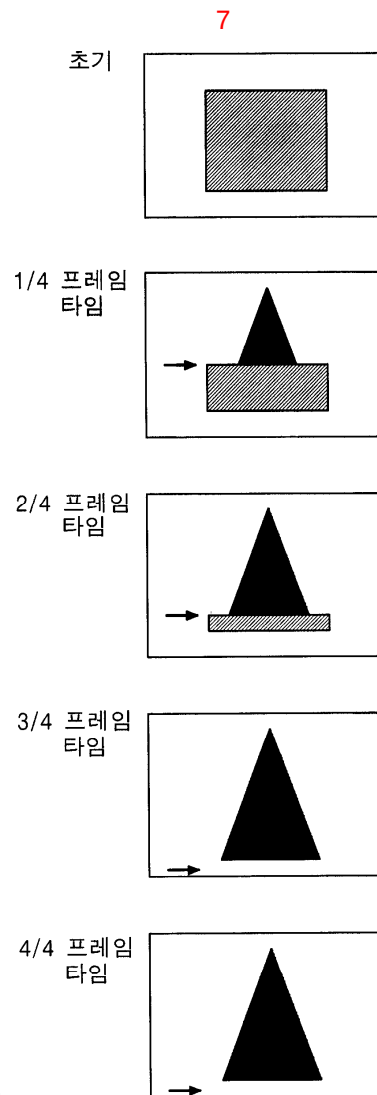
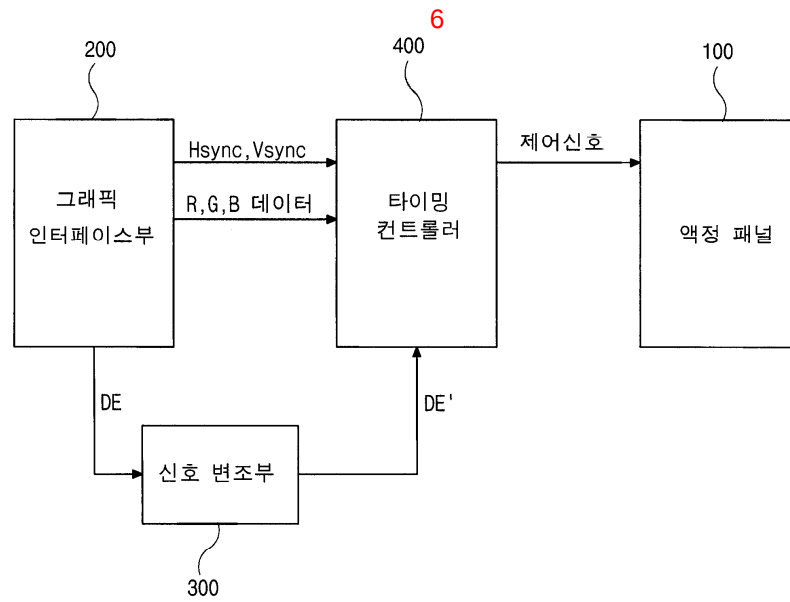
4.  
1 ,

5.  
가 ; 1 2 , R,G,B , 가  
가 가 ; 2 가 1 ;  
; , R,G,B , 1 가  
; 2 ;  
;

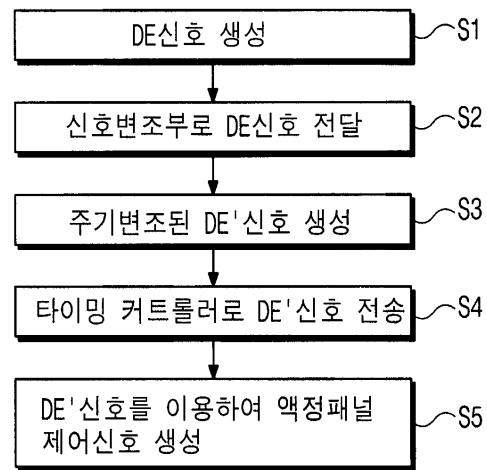
6.  
5 ,  
2 1 80% 가







8



|                |                                            |         |            |
|----------------|--------------------------------------------|---------|------------|
| 专利名称(译)        | 有源矩阵型液晶显示器及其驱动方法                           |         |            |
| 公开(公告)号        | <a href="#">KR1020040079047A</a>           | 公开(公告)日 | 2004-09-14 |
| 申请号            | KR1020030013949                            | 申请日     | 2003-03-06 |
| [标]申请(专利权)人(译) | 乐金显示有限公司                                   |         |            |
| 申请(专利权)人(译)    | LG显示器有限公司                                  |         |            |
| 当前申请(专利权)人(译)  | LG显示器有限公司                                  |         |            |
| [标]发明人         | JANG YONGHO<br>장용호<br>LEE KYUNG EON<br>이경언 |         |            |
| 发明人            | 장용호<br>이경언                                 |         |            |
| IPC分类号         | G09G3/36                                   |         |            |
| CPC分类号         | G09G2320/02 G09G3/3611 G09G2310/02         |         |            |
| 其他公开文献         | KR100923498B1                              |         |            |
| 外部链接           | <a href="#">Espacenet</a>                  |         |            |

#### 摘要(译)

本发明涉及一种确保驱动器组件的稳定时间的方法，与在液晶显示器和液晶显示器有关的发明中，更加减少了在更具体地分配的任务帧时间到单屏显示器所需的时间。装置。布置在多个像素中的液晶面板是矩阵形状，其包括罐线和区域中的晶体管和液晶，并且包括具有第一周期部分和周期的多个脉冲，并且它们是每个的信号。扫描线和数据线可以参考使用如上所述的调制信号指示液晶面板中的屏幕的方法，它更短。对于布置在多个像素中的液晶面板是矩阵形状，其包括晶体管和罐线中的液晶和区域，数据线交叉。具有第一周期部分和周期的多个脉冲是不指示它是否是水平和垂直同步信号以及R，G，B数据和每条扫描线和数据线的信号的区域。

