

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl. ⁷
G02F 1/1345

(11)
(43)

2003 - 0028975
2003 04 11

(21) 10 - 2001 - 0061432
(22) 2001 10 05

(71) 136 - 1

(72) 148 - 1 105 - 408
756 - 1

(74)
:

(54)

2

1

2

[]

30 : 30a :

40 : 43 :

45 : 47 :

49 : ITO

, TFT - LCD (thin film transistor liquid crystal display)

(flicker)

가

(voltage drop)

가

가

1

1

(20)

1

(10)

(20)

(10)

()가

ITO

(27)

(20)

(10)

(10a)가

(10a)

(20)

(25)가

ITO

(27)

(27)

(10a)

(29)가

(10a)

(23)

(25)

(10a) 가

(20) 가

(repair)

가

가 가

가

()

2

(40)

2

(30)

(40)

(30)

()가

ITO

(47)

(40)

(30)

(30a)가
(45)가

(30a)

(40)

ITO

(47)

(47)

(30a)

(43)가

(30a)

(43)

(45)

(10a) 가

(A)

(40) 가

()

ITO

()

가

(40)

(30a)

, (bright pixel defect) . (welding) (dark)

, (flicker) , 가 .

, 가 , 가가 .

(57)

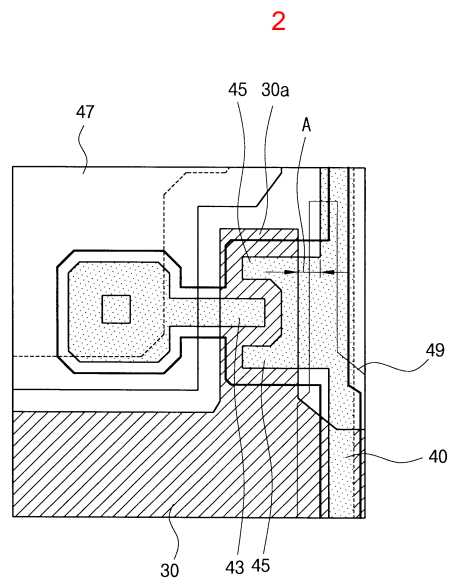
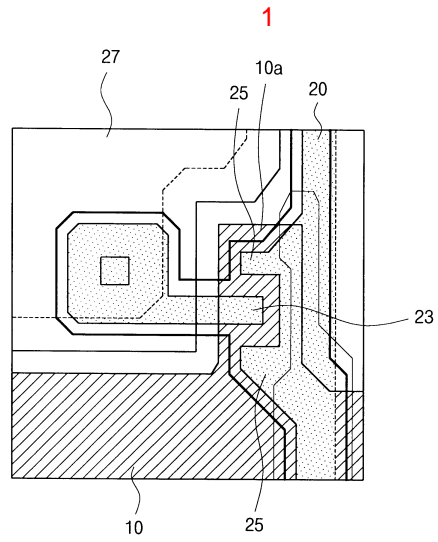
1.

2.

1 , .

3.

1 , .



专利名称(译)	薄膜晶体管液晶显示器		
公开(公告)号	KR1020030028975A	公开(公告)日	2003-04-11
申请号	KR1020010061432	申请日	2001-10-05
[标]申请(专利权)人(译)	HYDIS TECH HYDIS技术有限公司		
申请(专利权)人(译)	하이디스테크놀로지주식회사		
当前申请(专利权)人(译)	하이디스테크놀로지주식회사		
[标]发明人	KIM JAIKWANG 김재광 LEE WONHEE 이원희		
发明人	김재광 이원희		
IPC分类号	G02F1/1345		
外部链接	Espacenet		

摘要(译)

目的：提供一种薄膜晶体管液晶显示器件，通过减少数据线和栅极部分之间的短路来减少闪烁，提高产量。组成：多条栅极线（30）和数据线（40）在透明绝缘基板上垂直相互交叉，以定义单位像素区域。薄膜晶体管布置在栅极线和数据线垂直交叉的区域上。由ITO形成的像素电极（47）布置在单位像素区域上。栅电极部分（30a）从栅极线延伸。漏电极部分（45）从栅电极部分下方的数据线延伸。源电极部分（43）形成在像素电极下方，与漏电极部分重叠，与像素电极接触。栅电极部分以预定间隙与数据线分离，以修复栅电极部分和数据线之间的短路。

