

(19) (KR)
 (12) (A)

(51) 。 Int. Cl. 7
 H04N 5/57 (11) 2003 - 0013344
 (43) 2003 02 14

(21) 10 - 2002 - 0045982
 (22) 2002 08 03

(30) JP - P - 2001 - 00236840 2001 08 03 (JP)

(71) 가 가
 5 7 1

(72) 5 7 1 가 가
 5 7 1 가 가

(74)

:

(54)

EMI(Electromagnetic Interference)

가

가

가

가

가 가

가

D/A(digital - analog)
 D/A

g)

1

, , , ,

1 1

2 1 LCD

3 1

4 1

5 1 LCD

6 1

7 1 LCD

8 1 LCD

9 2 LCD

10 2

11 LCD

12

13 LCD

14 LCD

<

>

1A: LCD

2:

3A:

4:

5:

6:

31:

32:

33:

, , 가 (LCD)
(flat display device)

2001 - 236840 (2001. 8. 3)

11 LCD (1) 12
13 LCD (1)
14 LCD (1)

LCD (1) 11 , (3), (5),
(6) , (2) . (2) () (11)
(11) (column) (12) (12) , (13) ,
(13) (12) TFT (Thin Film Transistor) (14)
TFT (14) 가 (11) . 1 ,
(R) , (G) (B)
, R, G, B (11)
, (13) , 가 (12)

(3) , R, G, B
 (sort) ,
 , ((11))
 (12)) (6)

(6) 12 , F1, F2, F3, F4, ..., Fm
 (61), () (62), (63), / (DAC)(64),
 (65)

Fm가 (61) LCD (1) F1, F2, F3, F4, ...,
 (62) F1, F2, F3, F4, ..., Fm G1, G2, G3, G4, ...,
 Gm , P1, P2, P3, P4, ..., Pm
 F1, F2, F3, F4, ..., Fm (63)

(63) P1, P2, P3, P4, ..., Pm (3)
 (13) , Q1, Q2, Q3, Q4, ..., Qm DAC(64) Q1, Q2, Q3, Q4, ..., Qm
 - , DC () D1, D2, D3, D4, ..., Dm
 (13) (65) H1, H2, H3, H4, ..., Hm
 DC D1, D2, D3, D4, ..., Dm
 (12)

, LCD (1) 11 12
 () R, G, B
 R, G, B
 , 64 , 6

(5) (11) (6)
 (11) (11) (12) (5)
 가

LCD (1) , R, G, B (11)
 R, G, B ,
 (3) LCD (1) ,
 ((11)) (12)) (5) ,
 (6)

13 LCD (1) (3) (6)
 (3)가 (6)가

14 LCD (1)

(brightness)
" 0"
" 1"
가
)
3

. 14 ,
, " " " "
" "
14 (, 2

, LCD (1)

()

,
EMI(Electro Magnetic Interference) 가 가

hing) 1 (non - matching)
,

가
(matc

가
-

가

1

가

가

R

가
AND

AND

(exclusive) NOR

NO

가 (stage),
가 -, , ,

(row)

가

, 가 NOR , NOR AND
AND

, 가 - , 가
, 가,
3i
가 - ,
G(), B() " i" , R(),

1								
1	(1A)	1	(3A)			2		1
LCD						(30)		
3		1				(32)		
4				(3A)		(33)		
5		1	LCD	(1A)		(6A)		6
LCD				(6A)				
1	(1A)		(3A)		(6A)		7	1
1	LCD	(1A)						8

1 , LCD (1A) (2), (3A),

(4), (5), (6A) . (2),
 (4), (5) 11
 R, G G (3A) (2)
 (6A) , (sync signal),
 (5) (6A)
 (3A) 1
 가 1 , " 0 " , 가
 " 1 " , " 0 " , " 0 "

(6A) (30)

(6A) (2) V - T (,)
 (3A)
 ,
 (4) , , 가 " 1 " , (6A)

2 , 1 (3A) (30)
 (31), (32) (33) . (31) n
 (2) (m) .
 (31) (32) 1 . , 가
 " 1 " , " 0 " " 0 " .
 33) 가 " 0 " 가 . 가 " 1 " (

3 , 1 (30) (32) n
 NOR EX1, EX2, ..., EXn AND (A1) .
 NOR EX1, EX2, ..., EXn n D1, D2, ..., Dn
 (31) n Dref1, Dref2, ..., Drefn , D1, D2, ..., Dn Dr
 ef1, Dref2, ..., Drefn , " 1" . AND (A1) , NOR EX1, EX2,
 ... , EXn " 1" " 1" , " 0" .

1 (30) (33) , 4 , A
ND (A2) D L1, L2, ..., Ln . AND (A2) , 가 "0" , D
L1, L2, ..., Ln . , D L1, L2, ..., Ln
D1, D2, ..., Dn Q1, Q2, ..., Qn

6 1 LCD (1A) (6A), , , "
 m" , (2) R, G, B
 " m" (13) . 6 , (6A)
 (61), (62A), (63) . 6
 , (61) D F1, F2, ..., Fm (INV) ,
 (62A) G1, G2, ..., Gm , (63) n
 (1), (2), ..., (n) L1 · 1, L1 · 2, ..., L1 · n, L2 · 1, L2 · 2,
 ..., L2 · n, Lm · 1, Lm · 2, ..., Lm · n .

10 2 (6B) , 3n - 1 . 10 (6B) (61A), (62B),
 (63A) . 10 , " a" (a=m/3)
 (61A) D F1, F2, ..., Fn , (INV)가 .

(62B) G_1, G_2, \dots, G_n " a" ($a=m/3$) .
 $L_1 \cdot R_1, L_1 \cdot R_2, \dots, L_1 \cdot R_n, L_1 \cdot G_1, L_1 \cdot G_2, \dots, L_1 \cdot G_n, L_1 \cdot B_1, L_1 \cdot B_2, \dots, L_1 \cdot B_n$ 1
 R, G, B , (63A) " n"
 R, G, B Data $R(1), R(2), \dots, R(n)$, Da
ta $G(1), G(2), \dots, G(n)$, Data $B(1), B(2), \dots, B(n)$. , (63A)
 $(a-1)$ R, G, B 10

, D F1, F2, ..., Fn R, G, B 3
 , . G1, G2, ..., Gn가 (INV)
 , 가 " 0" D F1, F2, Fn " Q"
 (63A)

$L_1 \cdot R_1, L_1 \cdot R_2, \dots, L_1 \cdot R_n, L_1 \cdot G_1, L_1 \cdot G_2, \dots, L_1 \cdot G_n, L_1 \cdot B_1, L_1 \cdot B_2, \dots, L_1 \cdot B_n$
 $(G_1) \quad "1" \quad , \quad \text{Data } R(1), \text{ Data } R(2), \dots, D$
 $\text{ata } R(n), \text{ Data } G(1), \text{ Data } G(2), \dots, \text{Data } G(n), \text{ Data } B(1), \text{ Data } B(2), \dots, \text{Data } B(n) \quad ,$
 $Q_1 \cdot R_1, Q_1 \cdot R_2, \dots, Q_1 \cdot R_n, Q_1 \cdot G_1, Q_1 \cdot G_2, \dots, Q_1 \cdot G_n, Q_1 \cdot B_1, Q_1 \cdot B_2, \dots, Q_1 \cdot B_n \quad DAC(6)$
 $4) \quad .$

$$\begin{aligned} \text{DAC(64)} & Q_1 \cdot R_1, Q_1 \cdot R_2, \dots, Q_1 \cdot R_n, Q_1 \cdot G_1, Q_1 \cdot G_2, \dots, Q_1 \cdot G_n, Q_1 \cdot B_1, Q_1 \cdot B_2, \dots, Q_1 \cdot B_n, \\ & (4) \quad , \quad 1 \\ R, G, B & , \quad (2) \\ R, G, B & . \end{aligned}$$

2 LCD(1B)
, 가 , 가 (6B)
, 가 R, G, B 1 , , (6B) " n"
, (2) EMI 가 가 , , 1

12) V - T
 B " i" , R, G, B " i"
 (6B) , 가 " 0" , R, G, B " i"
 (3B) , R, G, B " i"
 (4) , R, G, B " i"
 , R, G, B " i"
 , R, G, B " i"

, (6B) " m/3i" D , F1, F2, ..., Fn (61A), " m /3i" (62), " n" m -

R, G, B " n"

가 , 가 .
1 .
가 .
가 , .
가 , .
가 , .
가 , .
가 , .

EMI가 . ,
R, G, B
EMI 가 . ,
,

(57)

1.

,
,

,
,

,
,

,
,

,
,

1 , 가 -
가 ,
,

, 가 -
,

,
,

2.

1 ,
,

, 1 ,
,

,
,

3.

2

,

가

NOR

,

NOR

AND

AND

4.

2

,

가

,

5.

1

,

(stage)

-

,

가

,

6.

1

,

7.

,

,

8.

7

9.

" i "

" i "

" i "

1

" i "

71

가

1

가

" j "

가

" i "

" i "

10.

9

11.

10

NOR

NOR

AND

AND

12.

10

가

13.

9

3i

R(), G(), B()

" i"

14.

9

,

15.

" i"

1

" i"

가

" i"

가

가

-

" i"

"

i"

,

가

"

i"

" i"

16.

15

,

17.

,

,

,

,

,

,

,

-

1

가

-

, 가 - ,
 , 가

18.

17 ,

, 1 ,
 , , 가

19.

,
 ,
 ,
 , " i"

" i" 1 " i" , 가
 " i" ,
 " i"

, 가 - " i" , " i"
 , , 가 , " i"

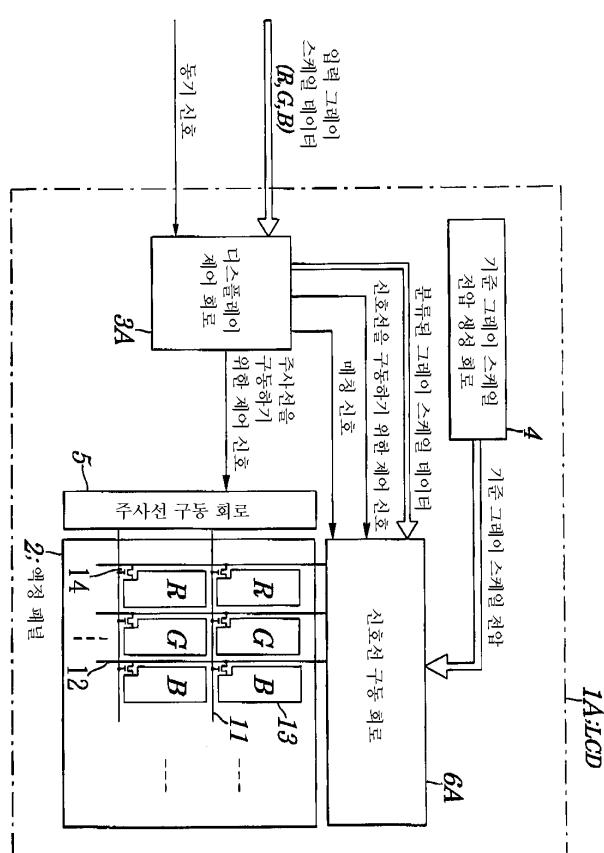
20.

19

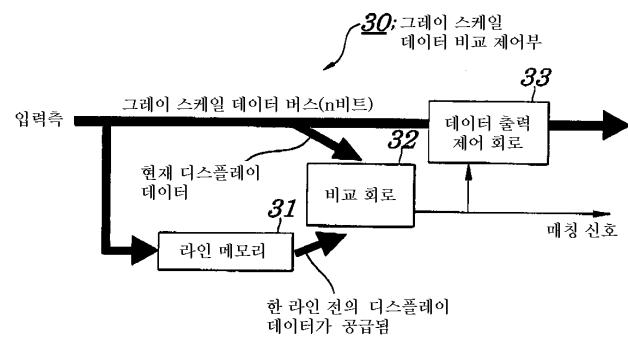
1

가

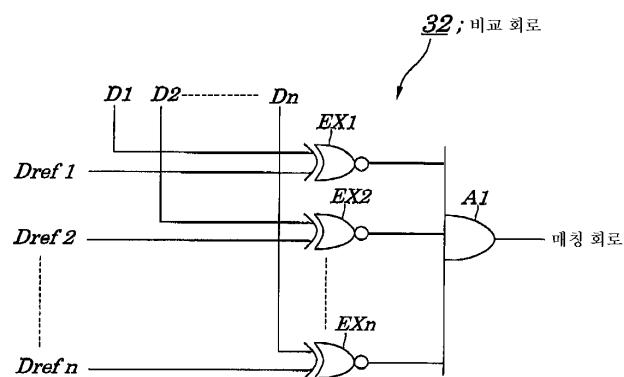
1



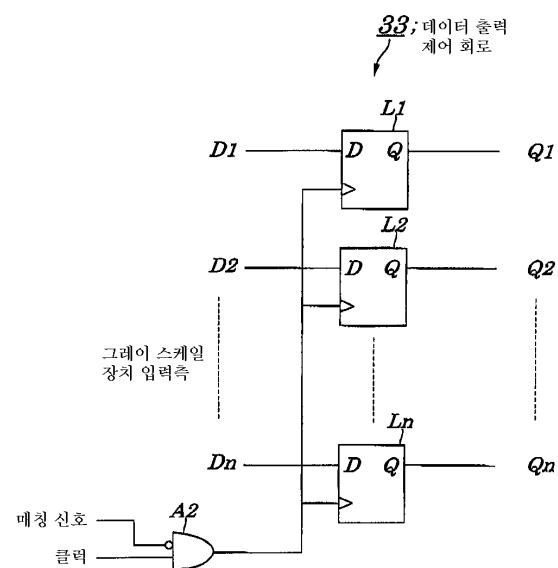
2



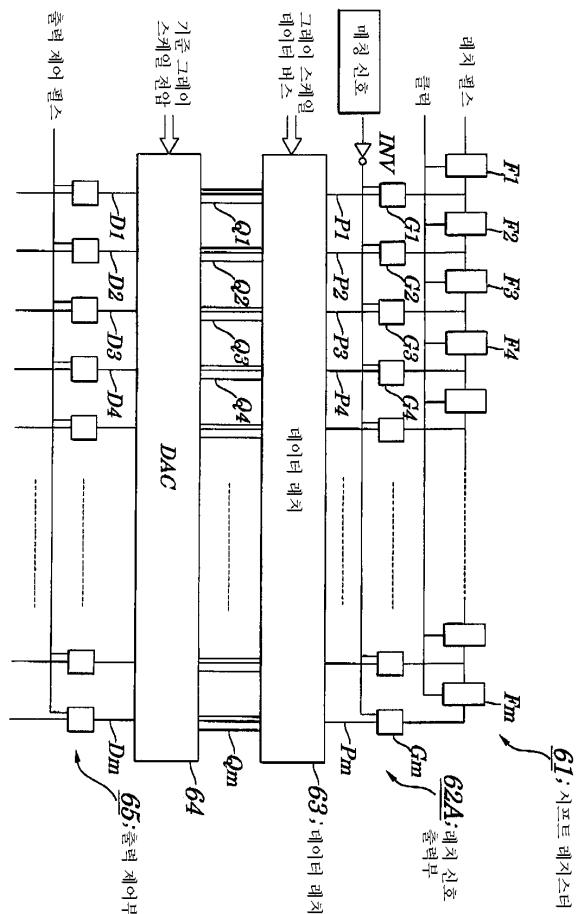
3

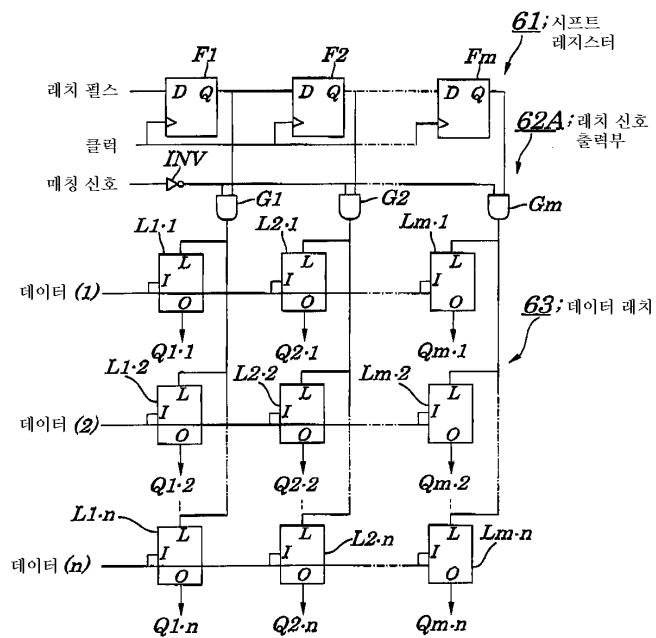


4

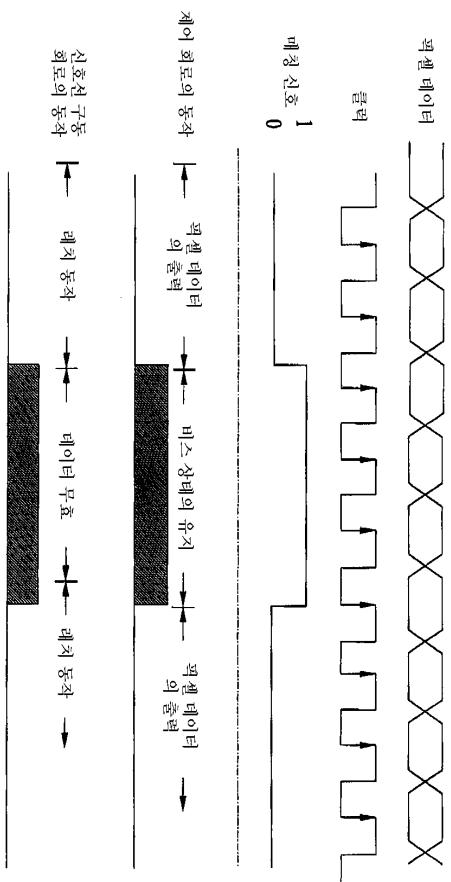


5





7



제1 라인상의 디스플레이 ■□■■□■■□□■□■■□■■□■■□----

제1 라인 상의 데이터 0|1|0 0|1|0 0|1|1|0 0|1|1|0 0 0 0----

제1 라인 상의 매칭 신호 0----

제2 라인상의 디스플레이 ■□■■□■■□□■□■■□■■□■■□----

제2 라인 상의 데이터 0 0 0 0 0 0|1|1|1|0 0 0 0 0 0 0|0|1|1----

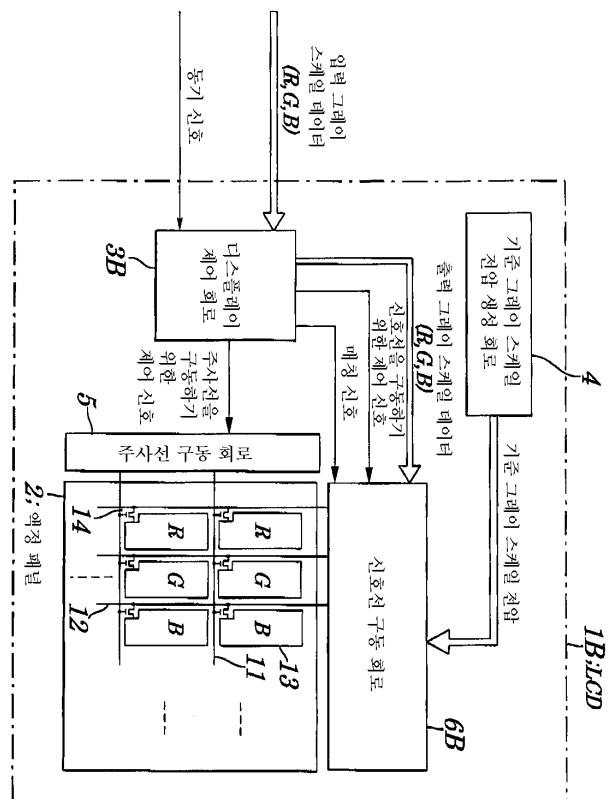
제2 라인 상의 매칭 신호 1|1|1|1|1|0|1|1|0|1|1|1|1|1|1|1|0|1----

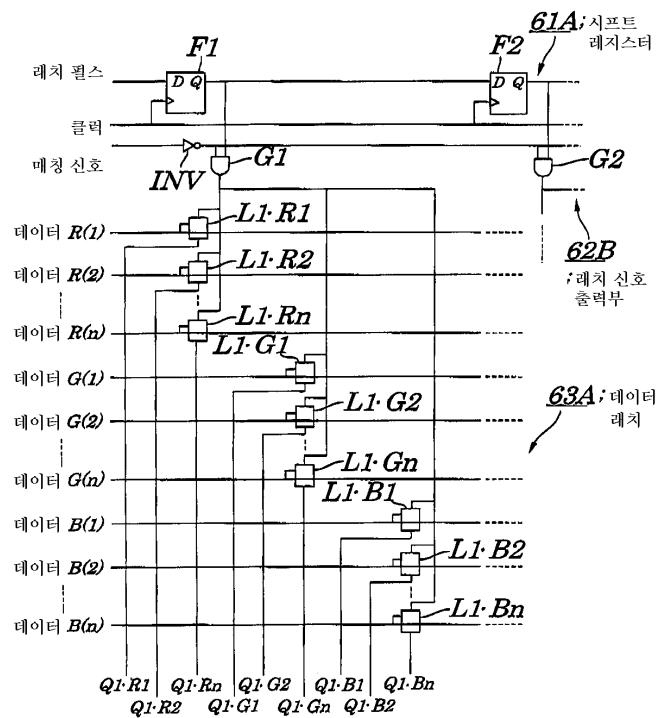
제3 라인상의 디스플레이 ■□■■□■■□□■□■■□■■□■■□----

제3 라인 상의 데이터 0----

제3 라인 상의 매칭 신호 1----

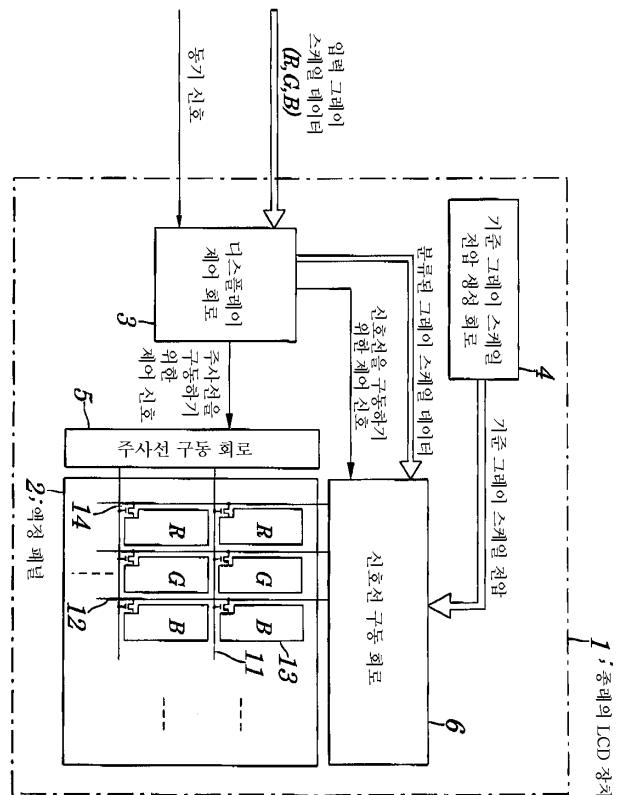
9





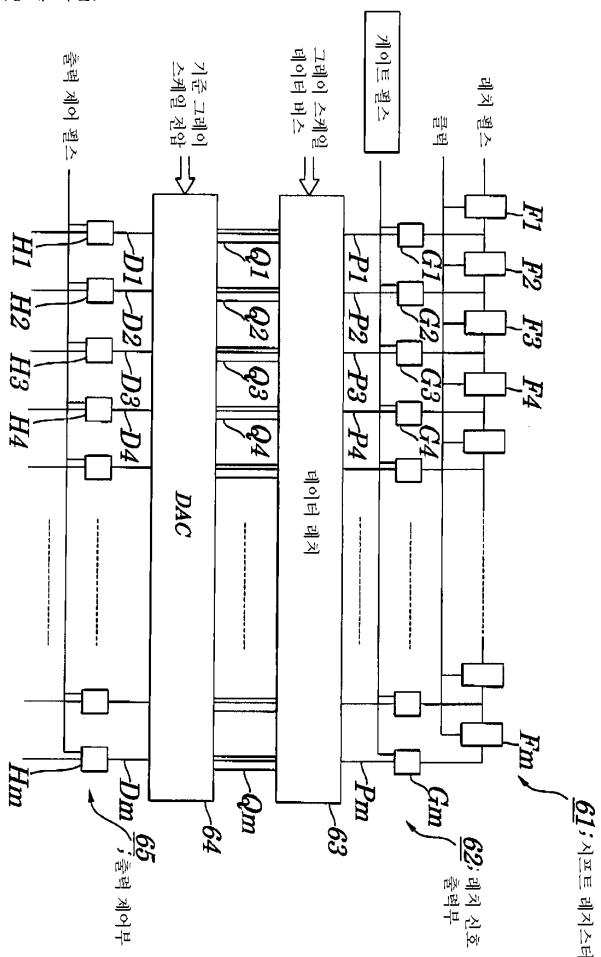
11

(종래 기술)



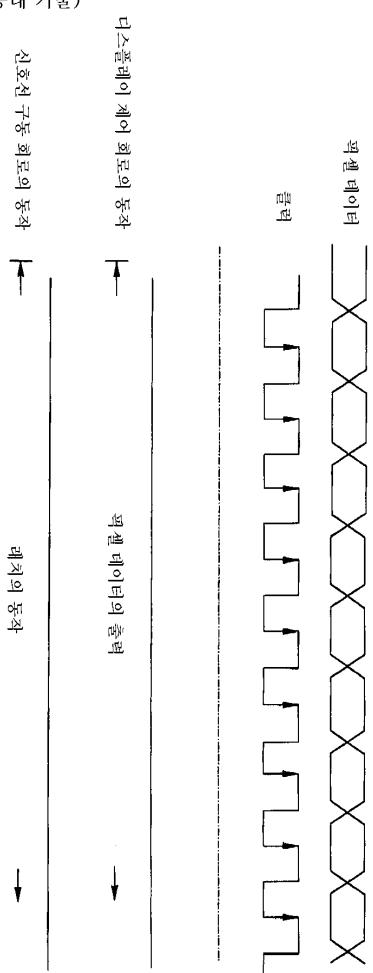
12

(종래 기술)



13

(종래 기술)



14

(종래 기술)

제1 라인 상의 디스플레이  ----
제1 라인 상의 데이터 0|1|0|0|1|0|0|1|1|0|0|1|1|0|1|0|0|0|0----

제2 라인 상의 디스플레이  ----
제2 라인 상의 데이터 0|1|0|0|1|0|1|1|1|1|0|1|1|0|1|0|0|1|0----

제3 라인 상의 디스플레이  ----
제3 라인 상의 데이터 0|1|0|0|1|0|1|1|1|1|0|1|1|0|1|0|0|1|0----

专利名称(译)	图像显示装置及其驱动方法		
公开(公告)号	KR1020030013344A	公开(公告)日	2003-02-14
申请号	KR1020020045982	申请日	2002-08-03
[标]申请(专利权)人(译)	瑞萨电子株式会社		
申请(专利权)人(译)	瑞萨电子株式会社		
当前申请(专利权)人(译)	瑞萨电子株式会社		
[标]发明人	TAJIMA AKIMITSU 다지마아끼미쯔 NOSE TAKASHI 노세다까시		
发明人	다지마아끼미쯔 노세다까시		
IPC分类号	G09G3/20 G09G5/00 G02F1/133 G09G3/36 H04N5/57		
CPC分类号	G09G2320/103 G09G3/3688 G09G2330/021 G09G5/006		
代理人(译)	CHANG, SOO KIL		
优先权	2001236840 2001-08-03 JP		
其他公开文献	KR100453866B1		
外部链接	Espacenet		

摘要(译)

提供了包括EMI (电磁干扰) 的图像显示装置 , 减少了数字灰度数据的传输量 , 并且降低了液晶显示面板的功耗。在液晶显示板中 , 显示控制电路和扫描线驱动电路和信号线驱动电路连接。如果对应于当前行的输入灰度数据在对应于前一行的灰度数据中不匹配 , 则输出其中输出灰度数据并且从D / A (数字 - 模拟) 变换的信号电压。如果两个灰度数据彼此匹配 , 则输出匹配信号 , 并输出从D / A变换的信号电压。灰度数据 , 图像显示装置 , 信号线驱动 , 扫描线驱动 , 液晶面板。

