

(19)
(12)(KR)
(A)(51) 。 Int. Cl. ⁷
G02F 1/136(11)
(43)2003 - 0005715
2003 01 23(21) 10 - 2001 - 0041130
(22) 2001 07 10(71) .
20(72)
2 1027 - 3
2 930 - 43(74)
:

(54)

ΔV_P .

, ΔV_P , ΔV_P , ΔV_P

.

(gray) ΔV_P .

, 가 ,

.

(flicker) ΔV_P (residual image) ΔV_P 가 . ΔV_P

가 .

4

1

2

3

4

5a

5d

4

-

6

<

>

101 :

102 :

104 :

108 :

112 :

114 :

116 :

120 :

(LCD)

 (C_{gd}) ΔV_p

1

(6) ,
(P) ,

(7)

(11)

(17) ,
(14)(7) ,
(T) ,

(18)

(5) ,
(22)

(22)

(T)가

(matrix type)

(13)

(15)

, (P) (13) (15) ,
 , (17) .
 (17) - - (indium - tin - oxide : ITO)
 .
 가 .
 , (1 14) 가 , 가
 가 .
 , 가 .
 .
 2 1 .
 (14) (13) (13) (1
 5) , (13) (15)
 (T) (17) .
 (T) (13) (31) , (31)
 (31) (33) (35) ,
 (37) .
 (37) (a - Si:H) ,
 .
 , (33) (13) (15) ,
 (35) (P) (17) .
 , (17) (P) (13)
 (C_{st})(C) .
 , (13) (T) (31)
 가 ,
 가 , (1 14)
 .
 , 가 , 가
 (discharge) .
 (resolution)
 .
 , (storage capacitor)(C_{st})
 , .
 , .

(31) (T) (31) (33) (35) (35)
 (31) (2) (17) C_{gd} (1 14) (35)
 .

(flicker)

3

, () (21) (21a) (23)
 가 .

(21) 가 (23)

(voltage shift) C_{gd} (21) ΔV_p (25)

(level shift voltage)

(kickback voltage)

ΔV_p (25) 3 $V_{p(t)}$ (21)
 (voltage offset) (ΔV) .

(1)

$$\Delta V_p = \frac{C_{gd}}{C_{gd} + C_{lc} + C_{st}} \cdot \Delta(V_g) \quad \text{--- (1)}$$

, ΔV_g , C_{gd} , C_{lc} , C_{st}

(kickback voltage)

, ΔV_p

ΔV_p

(1) ΔV_p , ΔV_p

, , ΔV_p 가 .

, ΔV_p , () ΔV_p (fl
 icker pattern) , 가

(off)가 () (+) 가 (on) (-) 가
가

, (+) (-) 가
가

, 가 가

, ΔV_P (gray) ΔV_P
.

ΔV_P ,

;
1
;
1 2 3
1 2 3
;
3
;

1 2
3
.

(Au), (Pt), (Ag)

;
1
;
1, 2, 3
2
3
3
3
;
3
;

-- --

(ΔV_p) ,

4

(active layer) (108), (102) (112) (P), (104), (114) (116) (T)가 .

(102) (104) (gate voltage), (112) (114) (data voltage) .

(P) (116) (pixel electorde) (120), (120) (124) .

(124) (101) (120) (引出), (102) (112) (101) (P) (101) .

5a 5d 4 - . (4)

5a (102), (100) (4 102), (104) .

(Al), (Cu), (W), (Mo), (Sb), (Cr) .

(104) (100) (SiN_x) (SiO₂) 1 (106) .

5b (106) (100) (a - Si :H) (p+ n+a - Si:H), (108) (11 :H) 0) .

(108) (110) (100) (4 102) (112), (114) (116) . (12) 1

5c (114,116) (100) 2 (BCB) (Acryl) (Resin) (118) .

(118) (116) 1 (K1) .

(ITO) (IZO) (116) (P) (120) .

, 5d (120) (100)
3 (122) .

, 3 (122) , (120) 가 2 (K2) .

, 3 (122) (100) (Au), (Pt), (Ag)
(120) , (112)
(124) .

, (101) .

, .

, (124) .
6 .

6 .

, (101) (L) ,
(101) (M) .

(M) TCP .

, (M) (101)
(N) (101) (4 124) .

,

.

, , ΔV_P .

ΔV_P , , ΔV_P .

.

, (flicker) (image steaking) .

, ,
.

, ΔV_P 가 가 .

(57)

1.

;

1

;

1 2 3
;

3 2 ;
1 ;
3 ;

2.

1 .
1 2 ,
3 .

3.

1 ,
(Au), (Pt), (Ag)

4.

;
1
;
1, 2, 3
;

가 2 , 3
;

3 ;

3 , ;

5.

4 .

1

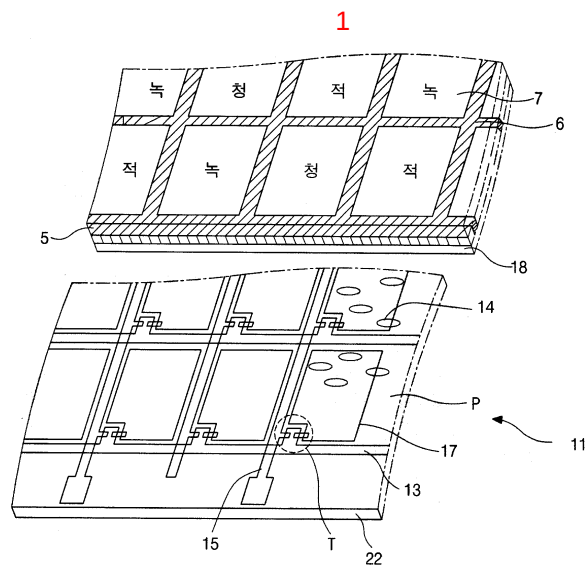
2

3

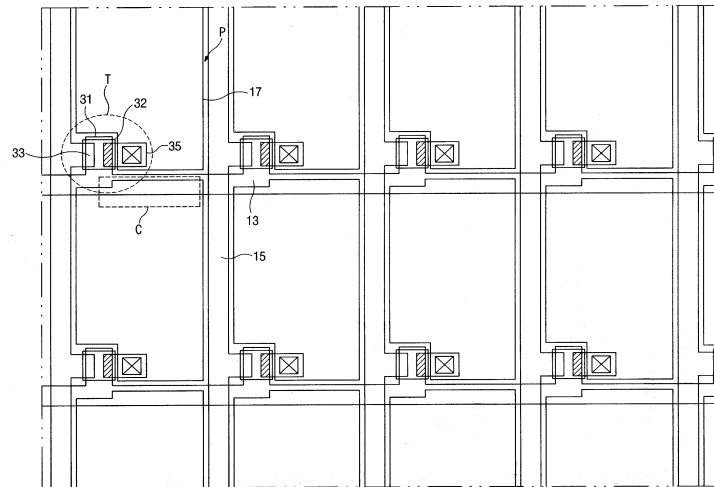
6.

4 ,

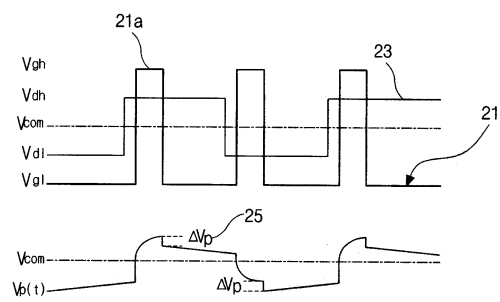
(Au), (Pt), (Ag)



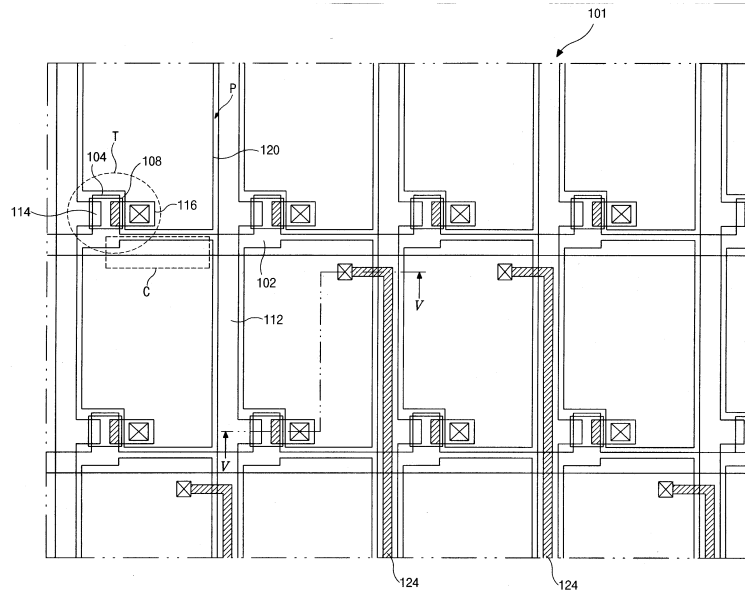
2



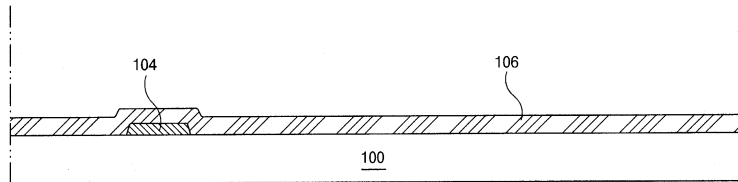
3



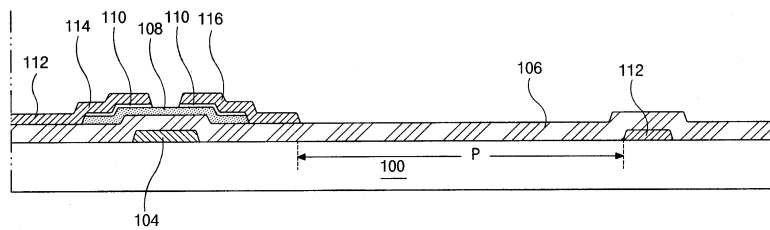
4



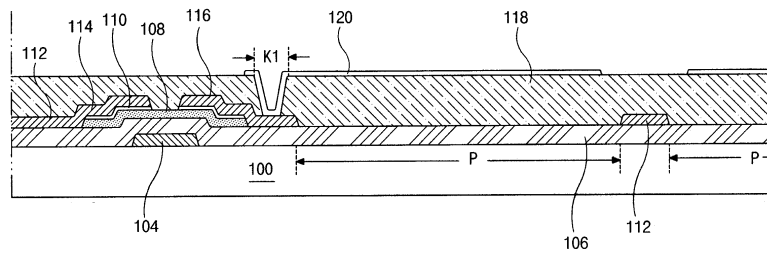
5a



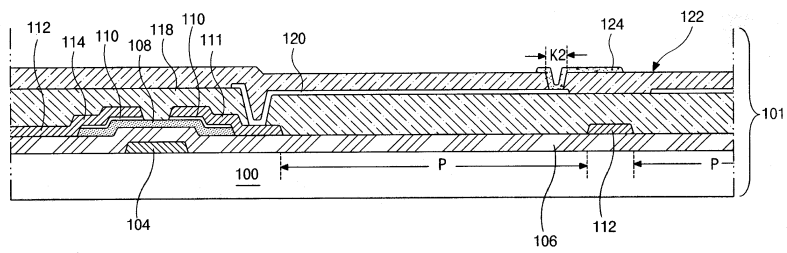
5b



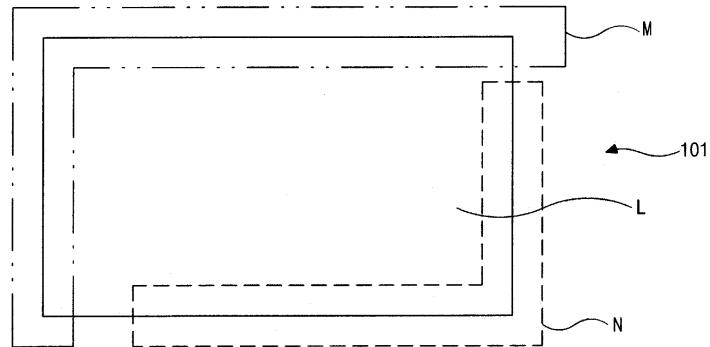
5c



5d



6



专利名称(译)	制造用于液晶显示器的阵列基板的方法		
公开(公告)号	KR1020030005715A	公开(公告)日	2003-01-23
申请号	KR1020010041130	申请日	2001-07-10
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
当前申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	BAEK HEUMIL 백흠일 KIM GIHONG 김기홍		
发明人	백흠일 김기홍		
IPC分类号	G02F1/136		
代理人(译)	贞媛KI		
其他公开文献	KR100431242B1		
外部链接	Espacenet		

摘要(译)

本发明涉及一种测量液晶显示器阵列基板的DELTA VP的方法。由于现有技术中，它不能被精确地测量在构成阵列基板的各个像素产生 ΔVP 值，然后漂浮于由 ΔVP 值产生的方式手动调整所述公共电压的闪烁模式，以消除闪烁模式 ΔVP 值已得到纠正。上述方法如所描述的公共电压调整具有的缺点是耗时，因为你必须测量每个灰色 (gray) 闪烁模式以及不能找到精确的值，因为 ΔVP 被人眼确认。为了解决这样的问题，本发明增加了另一种与阵列基板的像素电极接触的布线，从而可以通过布线测量流过每个像素的信号精确波形。在该方法中，由于可以相对精确地测量 ΔVP 值，因此容易校正 ΔVP 值。因此，可以防止由于DELTA VP引起的诸如闪烁或残留图像的缺陷，因此可以制造具有更清晰图像质量的液晶面板。

- 1 - 4

