

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl. ⁷
G02F 1/136

(11)
(43)

2002 - 0039556
2002 05 27

(21)
(22)

10 - 2000 - 0069455
2000 11 22

(71)

.

,

20

(72)

104 1402

101 - 610

(74)

:

(54)

2

,

;

2

1

2

;

1

,

1

,

1

,

(capture)

.

1a

1b 1a A .

1c 1a B

2a 1 ,

2b 2a A ,

3 2 ,

, (seal)
가

1a .

1a 가
(E) .

, LCD(Liquid Crystal Display) (silk screen)

1b 1a B , (S) 가

1c 1a C , .

(e⁻) (A) (4) (3) 가 (A)

(capture)

가

,

.

1

,

2

1

2

,

1

2

,

;

;

;

1

;

.

(capture)

1

,

2

1

2

,

1

2

;

;

1

;

.

가

,

.

,

.

.

2a

1

,

.

2a

(E)

,

가

(S)

LCD(Liquid Crystal Display)

(silk screen)

.

(A)

(seal)

,

,

.

,

COT(color filter on transistor)

TOC(transistor on color filter)

가

가

가

가

(A) , (thin film transistor)가
가 .
 , , ,
 , ,
 , .
 , .
 2b 2a C , .
 2b , (2) (S) (5) .
 (5) (S) (5)
 .
 (S) (1) (4) (5) 가 (3) (4) (5)
 (4) , (3) (A) (5) (S) (e⁻) (c)
 (5) (A) , (A) (S) (S) (capture)
 3 2 , (S)
 .
 , 가 ,
 .
 1 (S) (5) 가 .
 (5) (S) (5) (5)
 .
 가 .
 , , (capture)
 , 가 .
 , 가 ,
 가 .
 가

,

.

(57)

1.

1 ,

2

,

1 2 , 1 2

;

;

;

;

1

.

2.

1 ,

.

3.

1 ,

;

;

, , /

.

4.

1 ,

.

5.

1 ,

2

,

1 2 ,

1 2

;

;

;

1

6.

5 ,

7.

6 ,

8.

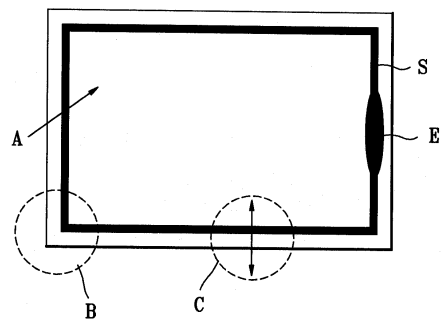
5 ,

;

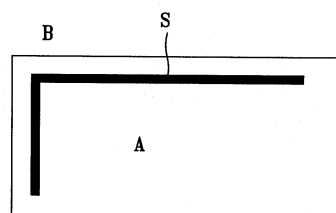
;

, , /

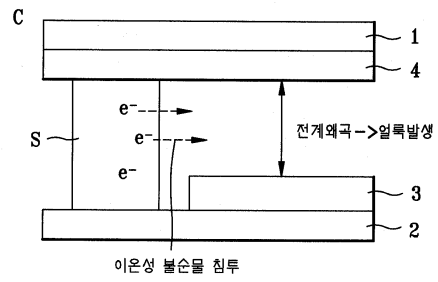
1a



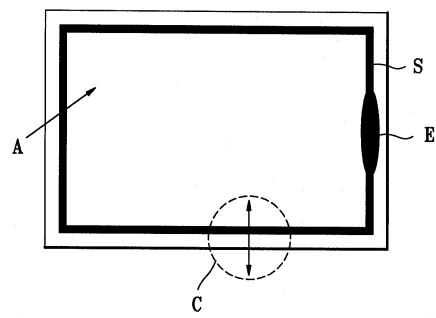
1b



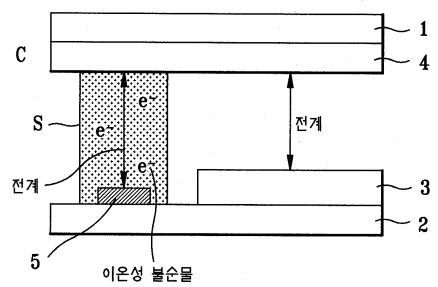
1c



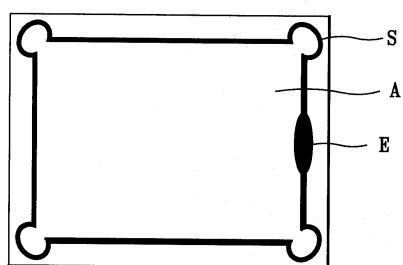
2a



2b



3



专利名称(译)	液晶显示面板		
公开(公告)号	KR1020020039556A	公开(公告)日	2002-05-27
申请号	KR1020000069455	申请日	2000-11-22
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
当前申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	CHUNG INJAE 정인재 PARK KIBOK 박귀복		
发明人	정인재 박귀복		
IPC分类号	G02F1/1339 G02F1/136		
CPC分类号	G02F1/1339		
代理人(译)	金勇 新昌		
其他公开文献	KR100628259B1		
外部链接	Espacenet		

摘要(译)

本发明提供一种用于防污的液晶显示面板，它包括第一基板，多个单位像素，形成在密封图案下部的电极图案，形成在薄膜上的像素电极晶体管和公共电极。并且它通过将电极图案布置到密封图案来防止包括公共电极和来自离子杂质的电场穿透到有源区域中。此外，液晶层内的离子杂质通过捕获（捕获）朝向密封图案完成，并且可以防止由于离子杂质引起的污迹。多个单位像素的电极图案形成在密封图案的下部的部分形成在第一基板和第二基板之间，以便位于形成在所包括的有源区域和第二基板上的液晶层的表面上，该液晶层被分类为密封域并且是在第二基板和密封区域之间限定第一基板和有源区域，并且将第一基板和第二基板以及密封图案附接到第一基板和第二基板。形成在薄膜晶体管上形成的每个有效区域的每个单位像素的像素电极，并且有源区域连接到薄膜晶体管。公共电极面对具有像素电极的第一基板顶部区域并形成。电极模式。

