

(19)
(12)(KR)
(A)(51) 。 Int. Cl. ⁷
G02F 1/1343(11)
(43)2002 - 0069414
2002 09 04(21) 10 - 2001 - 0009674
(22) 2001 02 26

(71) 3 416

(72) 302 801

(74)

:

(54)

가

가

가

1 1 ,
 2 가 ,
 3 2 .

가 , 가 ,
 .

가 , 가 ,
 가 , 가 ,
 .

가 VGA(video graphics array) 480 192
 4 , WVGA(wide video graphics array) 480 4 -
 2400 5 .
 5 가 .

가 ,
 , 가 ,
 .

가

가
1 2

1 2
1 2
1 2

가
가

가 가

1 2 1

1 2 가

1 2 가 (Mo) 1 (MoW) (Cr), (Ta)
(22) (22) (TFT1, TFT2) (26) (22)
(22) 가 (22) 가
(62), (62) (TFT1, TFT2) (65),
(65) (26) (65) (66)
(62) (62) 가
(62) (P) (TFT1, TFT2)
(66) (62, 65, 66) ITO(indium tin oxide) IZ
O(indium zinc oxide) 가 (82)
(TFT1, TFT2) (26), (65)

(66) (40) , (82) (22) ,
(82) 가 .
가 (28) (28) (P)
(82) 가 (29) .

1 (P) (62,
65, 66) , (22, 26) (P)
(62) (P) (82)
(TFT1, TFT2) , (P) (22)
(26) (TFT1, TFT2) (62)
(P) (82) .

$m \times n$
가 , (62) (62) n/
2 , (22) 가 . , (22) (62)
, , WVGA
480 2400 2880
(22) 가 960 , (62) 1200
2160
25% , 가

(62)
(62) (82) (29) , (82)
. 1 , 가
(22, 26) , (22, 26)
. (SiN_x) (22, 26)
. n n+
(30) (40) , (40) (26)
가 .
가
(62, 65, 66) , (62, 65, 66)
, .
(62, 65, 66)
, (40) (62, 65, 66) 가

, 가 (40)
(82)
(66)

, ITO IZO (82) (24) (68)
(66)

, 1 ,
3

3 , 1

, (63) (62) 가 가 (28)
(62, 65, 66) (68) (68)
(66) (68) (82) (22)
(62)

2 (62) (62)

(62) (82) (22)
가 (82) 가
가 (82)

(57)

1.

가
1 2

1 2 , 1 2

1 2

2.

1 ,

3.

2 ,

4.

3 ,

가
가

5.

4 ,

가

6.

2 ,

7.

6 ,

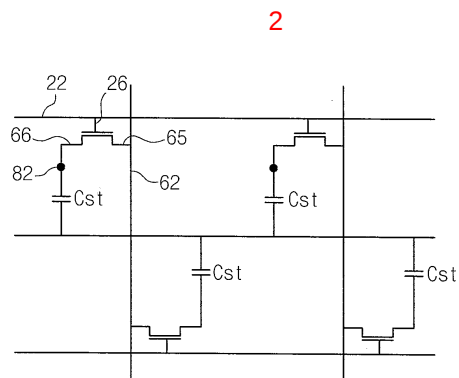
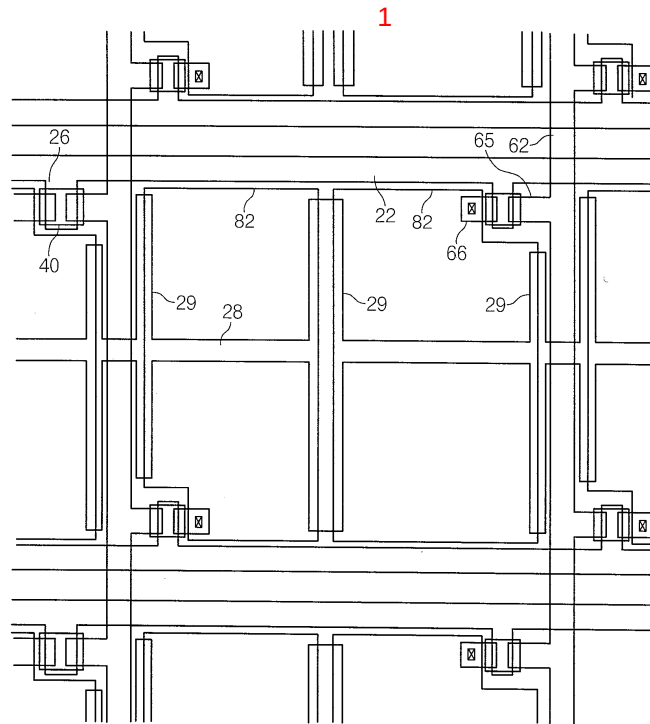
가 ,

8.

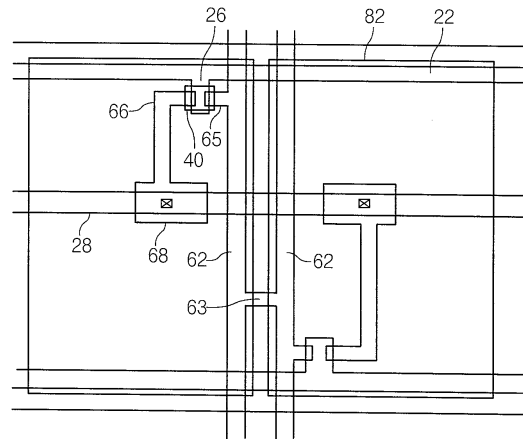
7 ,

,

.



3



专利名称(译)	用于液晶显示装置的薄膜晶体管基板及其制造方法		
公开(公告)号	KR1020020069414A	公开(公告)日	2002-09-04
申请号	KR1020010009674	申请日	2001-02-26
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子有限公司		
当前申请(专利权)人(译)	三星电子有限公司		
[标]发明人	KIM DONGGYU		
发明人	KIM,DONGGYU		
IPC分类号	G02F1/1343		
CPC分类号	G02F1/13439 G02F1/136286 G02F1/1368		
代理人(译)	KIM , WON GUN		
外部链接	Espacenet		

摘要(译)

根据本发明优选实施例的薄膜晶体管基板可以设置有栅极布线和数据线。栅极布线包括朝向横向扩展的栅极线和连接到栅极线的薄膜晶体管的栅极。数据线包括形成有栅极线的栅极线，该栅极线具有方向的纵向数据线，与绝缘且相交的数据线，以及连接的薄膜晶体管的源极和源极的定位的漏极。关于栅电极，它与源电极分开。此外，每个像素可以设置有通过漏极电连接的像素电极具有数据线的薄膜晶体管的电极由材料公平或具有优异的反射率制成。此时，单位像素被布置在数据线周围的两侧。并且栅极线布置在像素的上部和下部。此时，每条数据线通过不同的薄膜晶体管连接到位于两个像素两侧的像素电极。并且它与作为薄膜晶体管的像素的像素电极电连接，其中像素下部的上部和栅极线连接在数据线的两侧。反射，透射，维持布线，液晶，反射率。

