

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl.⁷
G02F 1/136

(11)
(43)

2003-0080372
2003 10 17

(21) 10-2002-0018960
(22) 2002 04 08

(71) . 20

(72) 104-503

103-908

(74)
:

(54)

가 ,
1, 2 ; 1, 2 ; 1 ; 1 ; 2
; 1 ; 2 ; 1 ;
; ; 1 ;
; ;
가 .

3

1 .
2a 2c 4 , 2a ,
2b, 2c .
3 1 .

4a, 4b 1, 4a 1
 4b 2 .

5 2 .

6a, 6b 2, 6a .
 , 6b .

< >

110 : 1 112 :
 114 : 116 :
 118 : 120 :
 130 : 2 140 :
 142 : 144 :
 150 : V :

Vla : 1 Vlb : 2
 VI : VIIa : 1
 VIlb : 2 VII :
 T :

가 .

가 .

가 .

가 .

(Thin Film Transistor ; TFT)
 (Active Matrix LCD : AM-LCD)가

1 .

1, 2 (10, 30) (I) , 1, 2 (I) (10, 30) (II) 가 , (40) (40)

(50) .

(50) (40) (42) (44)

(II) 1 (10) 1 (IIa) 2 (30) 1
 (IIa) (IIb)

1 (10) (I) (12, 14) (T)가 (12, 14) (T)
 (16) 2 (30)

가

1 (IIa) (12, 14)
 (18, 20)가

1 (10) (12, 14)
 PR(photo resist)
 (photolithography) /
 가 가 가

5 4

2a 2c 4 2a
 2b, 2c

2a (1) (60) (60)
 (62) (62) (64), (66, 68)

(60), (64), (66, 68) (T)

(T) (68) (70) 가 (72)
 (72) (70) (68) (74)

(64) (a-Si) (64a ; active layer) (66,
 (n+ a-Si) (64b ; ohmic contact layer) (64a)
 68) (64b) (64) (66, 68)
 (ch) , 4 가

2b (2a 60) (76) (76)
 (62), (72)

2c (62) (64) (64) (78) (78)
 (66, 68) (72)

, 4 (66, 68) (78) (

64) (78) (64)
 (64) 4 (2b D1) (D2)
 가

(VIa) , (112, 114) (118,
 120)가 .

(140) (112, 114) (VII)

(VIIb) (VII) , 1 1 (VIIa) , 2 2
 1, 2 (VIIa, VIIb) 가

2 (130)

4a , 4b 1 , 4a 1 ,
 4b 2 .

4a 1 (VIIa) , (100) (162) , (162)
) (164) (164) 1 (166)

1 (166) () (168) . (166)

a) 1 () 1b 1a (166b) (166)

, 'DI' 1 (VIIa) .

4b 2 (VIIb) , (100) 2 (170) , 2
 (170) (164) (170) (164)

(172a), (172b) (172) (172) 가
 (174) , (174) (172) (172) (1)

68)

2 (170) (4a 162)

'DII' , 2 (VIIb) 가 , 'DI' 'DII' , 2 가 (VIIb)
 1 (VIIa)

, 1, 2 (VIIa, VIIb) ,

- 2 -

2 ,

5 2 ,
 3 .

(214) , 1 (212) , 1 2 (216, 218)가 ,
 1, 2 (212, 214) (212, 214) (216, 218) (VIII)
) (IX) (220) . (216, 218) (212)

1 (Xa) (214) 2 (Xb) 1, 2 (220) (222, 224)

, 가 , 1, 2 ;
1, 2 , ;

1 , 1 ;

1 2 ; ;

2 ;

1 , 1 2 ;

2.
1 , , 2

3.
2 , 1 .

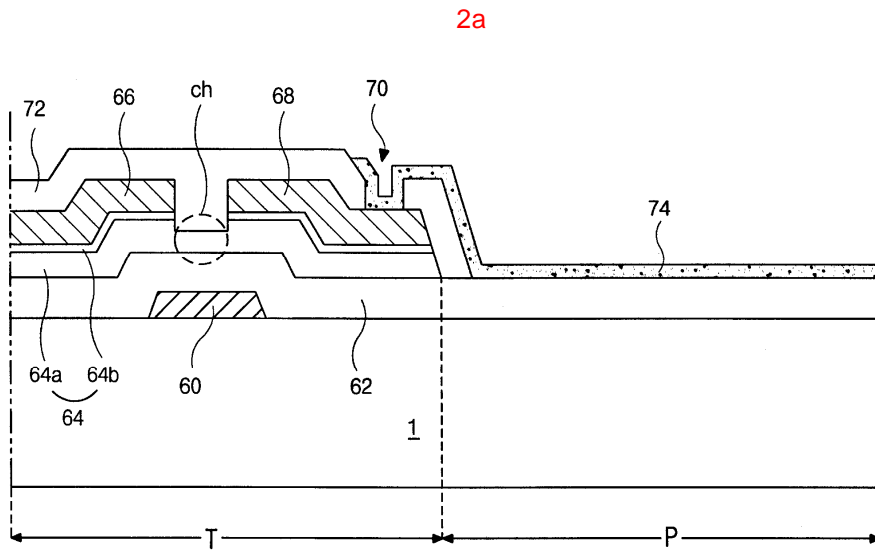
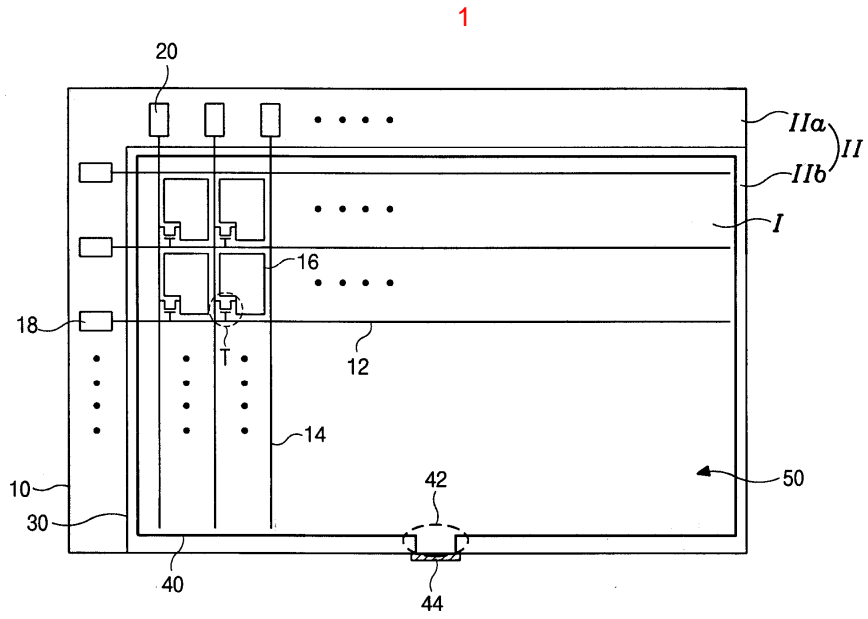
4.
2 , 2 .

5.
3 , .

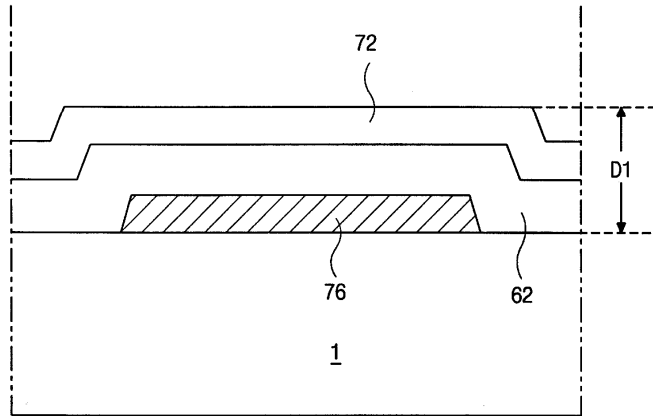
6.
1 , 1 , 2 .

7.
6 , 1 .

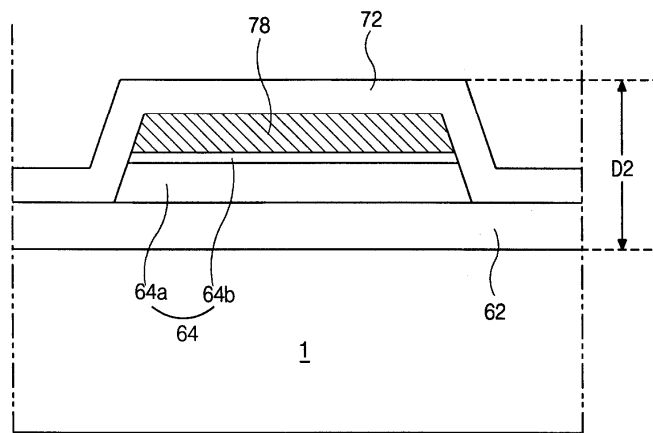
8.
6 ,



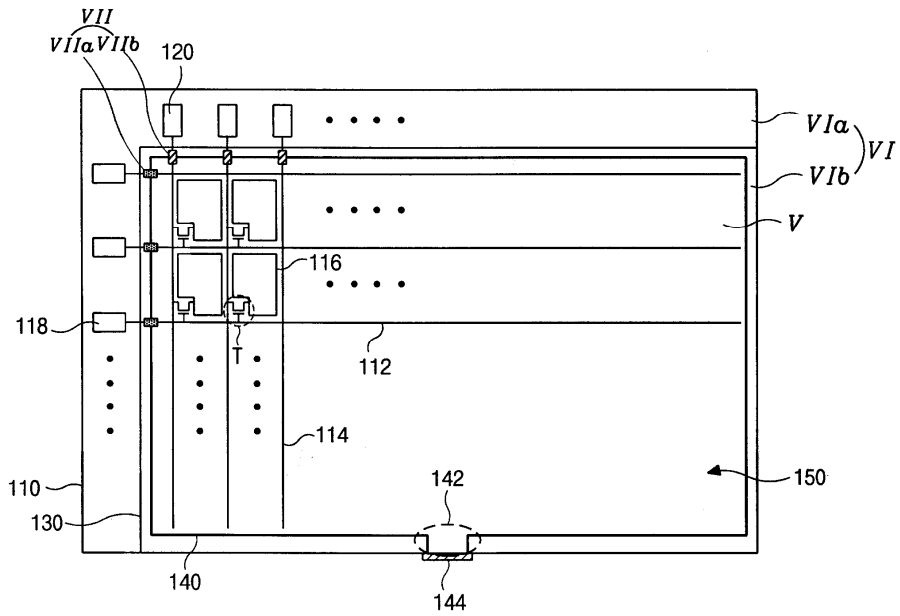
2b



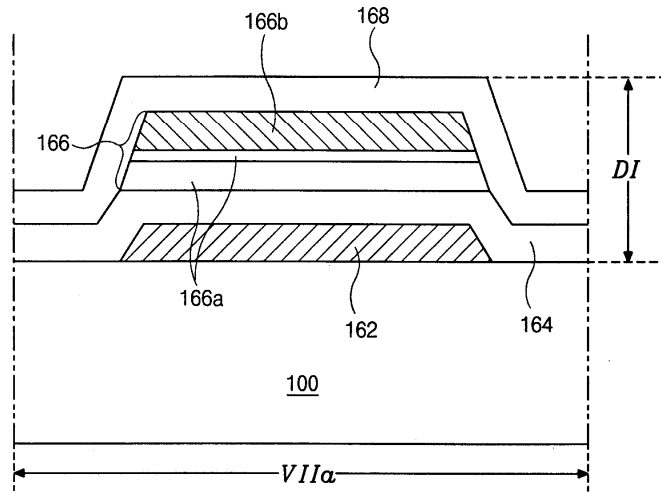
2c



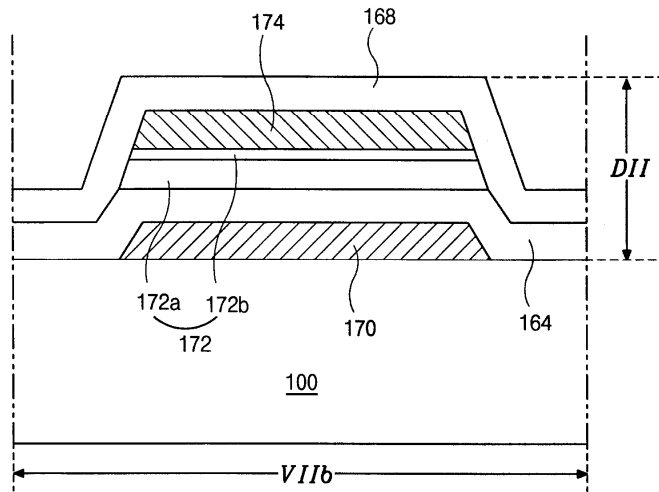
3



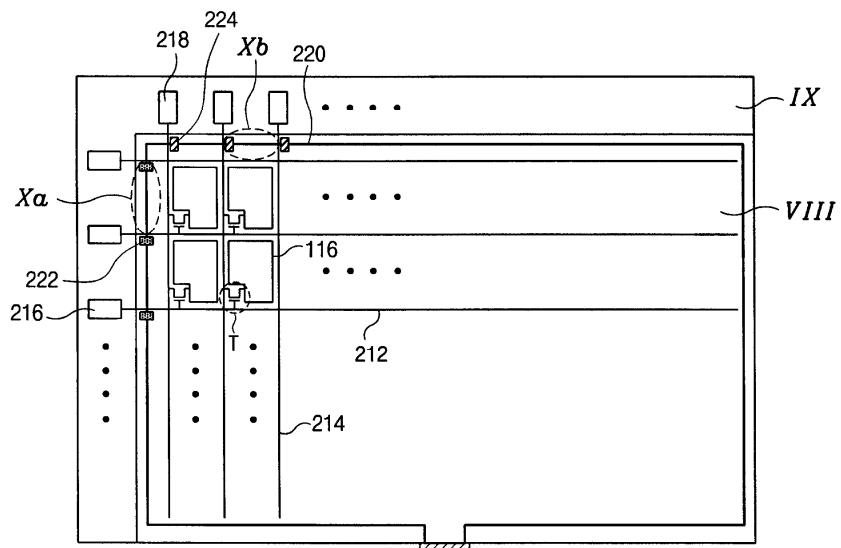
4a

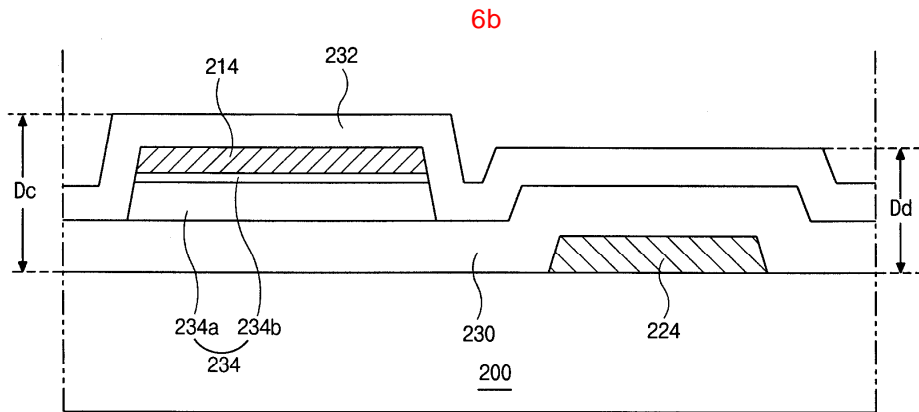
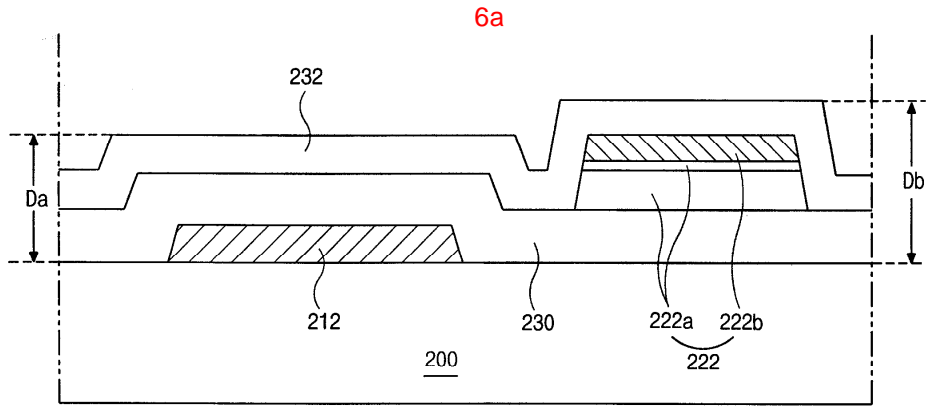


4b



5





专利名称(译)	用于液晶显示器的液晶面板		
公开(公告)号	KR1020030080372A	公开(公告)日	2003-10-17
申请号	KR1020020018960	申请日	2002-04-08
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
当前申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	KIM JINTAE 김진태 PARK JAESEOK 박재석		
发明人	김진태 박재석		
IPC分类号	G02F1/1339 G02F1/1345 G02F1/1333 G02F1/136		
CPC分类号	G02F2001/133388 G02F1/1339 G02F2001/133776 G02F1/1345		
其他公开文献	KR100480332B1		
外部链接	Espacenet		

摘要(译)

在本发明中，可以有规律地保持有源区的四个边缘处的单元间隙。首先可以改善图像质量特性。用于液晶显示器的液晶面板包括形成在点，栅极和数据焊盘上形成的薄膜晶体管的内表面中的公共电极，以及步进补偿图案，用于形成在薄膜内表面中的公共电极晶体管上形成的晶体管，栅极布线：，形成第一方向数据线：，形成第二方向，与第一方向栅极相交，数据线在有源区交叉，像素电极连接到薄膜晶体管和第二基板。栅极和数据焊盘位于第一衬底的非有源区中，并连接到栅极和数据线。阶梯补偿图案均匀地保持数据布线部分的叠层厚度和栅极与密封图案接触。其优点在于，增加了密封图案的粘合力，阵列板的顶表面与密封图案接触得以坚固地形成。

