

3 2 II-II .
4 .
5 4 III-III .
< >
112 : 116 :
124 : 126 :
128 : 130 :
131 : 132 :
134 : 136a : 1
136b : 2 133 :
142 : 144a : 1
144b : 2 146 :
152 : 154 :
T : C_{ST} :

가 가
가
(Thin Film Transistor ; TFT)
(Active Matrix LCD : AM-LCD)가
가
가
가
(pixel) / 가

(,)가 가 .

1 .

(12) (14) ,
(12, 14) (16) .

(14) (P) (14) (1a) (1a) 1 1 (lb)
(lb) , (12) (14) (1a) (1a) 2 (1c) .

(14) (1a) (18), (22), (24, 26)
(T)가 , (T) (P) (32)

, (12) (34), (38), (40) .
(34) (T) 2 (1c) (34a) , (34b) ()
(P) , 가

, (12, 14) (16)

)가 , (16) (12, 14) (12, 14) (1c) (42)
(44) .

, (14) 1 (lb) , (II)가
(T) (24) (25)

, (12, 14) (31, 35) ,
(35) 가 .

, (II) 가 .

2 .

, 가 (50) (52)
(54)

, (54) (56) (54)
(58) .

, 1 가
(scratch) , (break)

가 , (glass chip) (52) 가 , (54)
(50) .

3 2 II-II .

, (1) (20) , (20) (28)
(52) , (52) (20)

, (52) .

(20)

(28)

(SiNx)

(redundancy repair)

1

1

2

1, 2

가

2

1

가

가

2

1, 2

1, 2

4

(116)

(116, 130)

(150)

1

2

(T)가

(130)

(T)

(T)

(112),

(124),

(126, 128)

(116)

(150)

$$(C_{ST})$$

(130)

(130) , 가 (132)가 , (131) (131) .

(132) (131) (134)

(132) (134) (116) , (134) (136a) (131) 2 (136b) 가 , 1 (136a) 2 (136b) (133) 가 .

(132), (131), (134) (142), 1, 2 (144a, 144b), (146) (142) 1 (144a) (132) (134) 1 (136a) (152) , 2 (144b) (146) 2 (136b) (131) (133) (154) .

(152) (154) (150) .

(134) (132) (131) , (134) (116) .

5 4 III - III ,

(100) (134) (134) (114) (114) (134) (132) (131) (133)(,) .

(132) (131) (148) (132), (134), (131) (142), 1, 2 (144a, 144b), (146) .

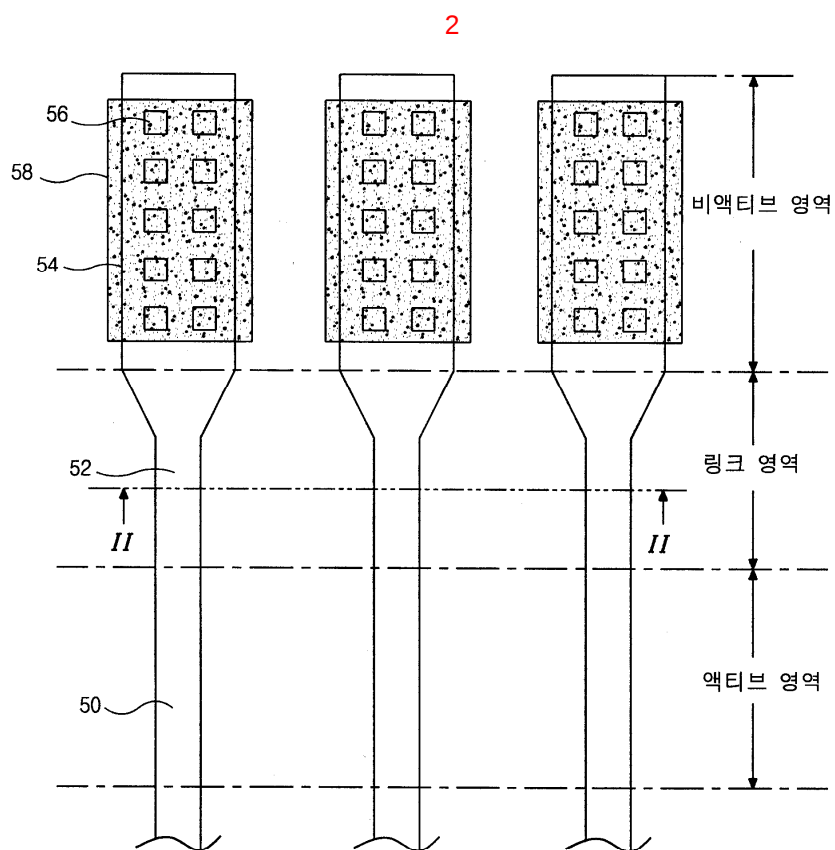
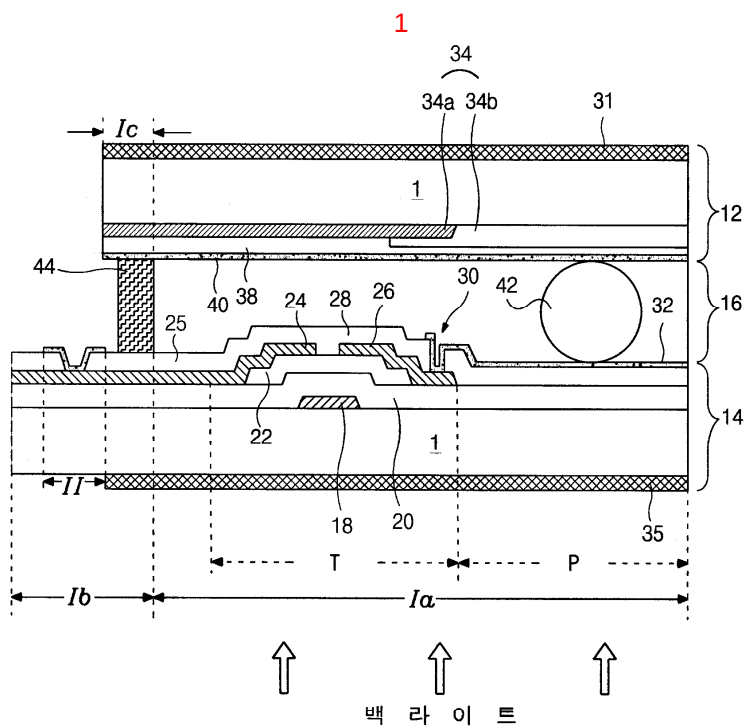
(142) 1 (144a) (132) (134) (152) , 2 (144b) (146) (13 1) (134) (154) .

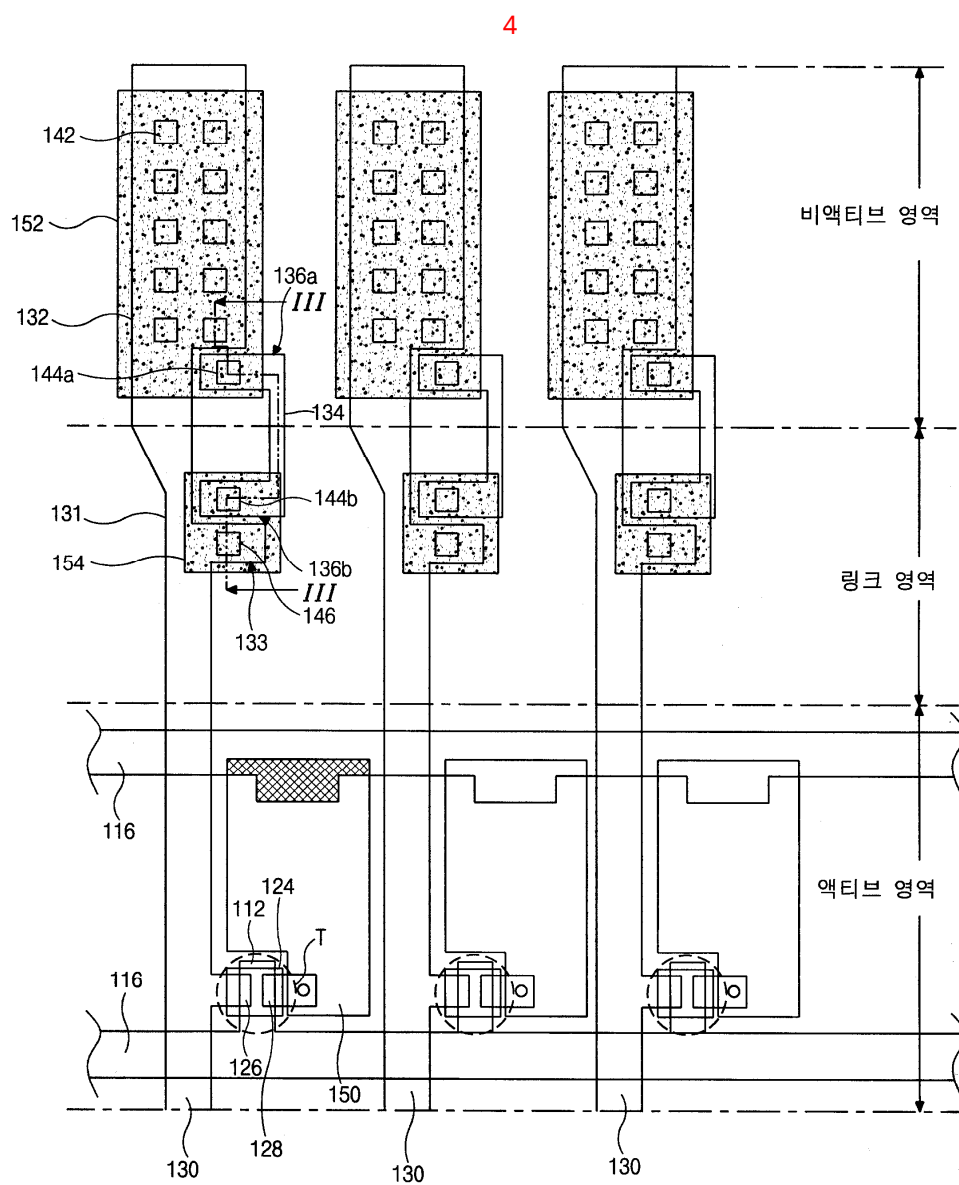
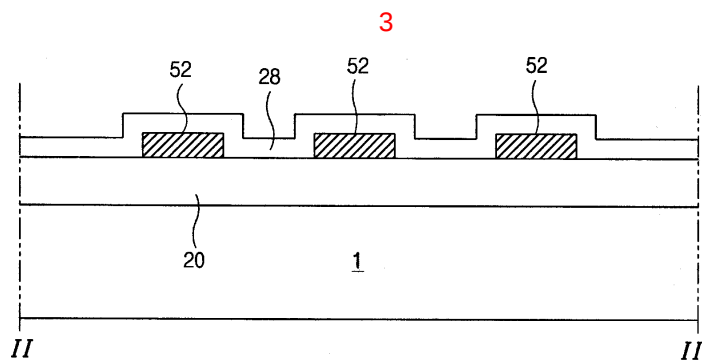
(152) (154) (134) 1, 2 (136a, 136b) .

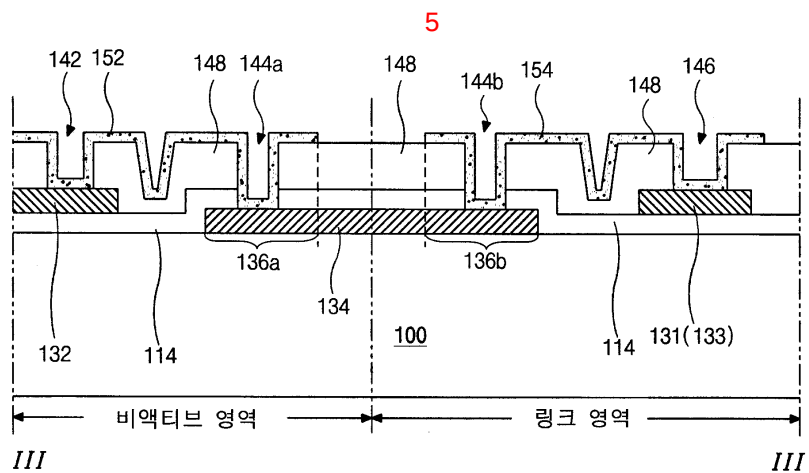
(134) (1114), (148) (4 130) (132) .

(4 130) (132) .

가 가







专利名称(译)	一种用于液晶显示器的阵列基板		
公开(公告)号	KR1020030057695A	公开(公告)日	2003-07-07
申请号	KR1020010087771	申请日	2001-12-29
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
当前申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	LEE CHOONGUN 이충언 SHIN WOOSUP 신우섭		
发明人	이충언 신우섭		
IPC分类号	G02F1/1362 G09G3/36 G09G5/00 G02F1/1333 G02F1/1345		
CPC分类号	G02F1/136259 G02F1/13458 G02F1/1345		
代理人(译)	贞媛KI		
其他公开文献	KR100417916B1		
外部链接	Espacenet		

摘要(译)

在本发明中，屏幕被外拒绝无源区和帧间区域链接否定作为活性区域与有源区界定衬底中实现的有源区和无源区被定义的边界区域；栅极布线沿第一方向形成在基板的有源区上；栅极绝缘膜形成在覆盖栅极布线的基板的整个表面上；形成在栅极绝缘层上方并沿与第一方向交叉的第二方向形成的数据线；数据焊盘形成在数据线一端在非活动区域中；连接数据线和数据焊盘的连接布线；冗余修复互连线，与数据焊盘的一侧和链路互连线绝缘；在数据布线和冗余修复布线上方的基板的整个表面上形成保护层；数据焊盘接触孔，修复接触孔和部分暴露数据焊盘，冗余修复布线和链接布线的链接接触孔；数据焊盘电极，通过数据焊盘接触孔连接数据焊盘和冗余修复布线；修复焊盘电极，通过修复接触孔连接冗余修复布线和连接布线；在栅极和数据线交叉的点处形成的薄膜晶体管；以及用于液晶显示器的阵列基板，包括连接到薄膜晶体管的像素电极。 4

