

2

1

2

3

4

5

*

*

101: 103a,103b,103c,103d:

105: 107:

109a,109b: 110:

111a,111b:

,

.

(, TFT - LCD)

,

.

TFT - LCD가

(, IPS)

,

(, FFS)

가

IPS

FFS TFT - LCD

,

가

,

FFS TFT - LCD

.

,

.

IPS (Flicker)	FFS TFT - LCD (Image sticking)
------------------	-----------------------------------

(3b) (11)가 (3a) (7) (9)

(9) (3b) (, Cgs)
(9) (Charging) (3b) (On)/ (Off) 가
(Discharging) .

(ΔV_p)가 (, Cst) 가 (On) .

, Cst Cgs

가 Cgs

,
 ;
 2
 ;
 1
 1
 2
 1
 ;
 2
 ,
 2
 ;
 1
 2
 ,
 2
 .

$$(101) \quad 2 \quad (103a)(103b)(103c)(103d), \quad (105),$$

$$(107), \quad (109a)(109b), \quad (111a)(111b) \quad .$$

(101) (103a)(103b)(103c)(103d) .
 (103a)(103b)(103c)(103d) (101)
 (103a)(103b) , (103a)(103b) (101)
 (103c)(104d) .

(107) N 가 , (103a)(103b)
 (103a) N - 1 , (103b) N ,
 가 , (103c)(103d) (103c) N + 1 ,
 (103d) N + 2 .

(101) (105) (105)
 (103a)(103b) (103c)(103d) (110)

(110) (107) (107)
 (107a) , 가 (109b)가 (109a)
 (107) (107a) (110) 2
 1 (110a) 2 (110b) , 1 (110a) 2
 (110b) (107) .

1 (110a) 1 (109a) 2 (110b)
 2 (109b) 1 (109a)
 Cst(C) , (103a)(103b) 1
 Cgs'(A) 2 (109b) (107a)
 Cst(C) , (103c)(103d) 2 Cgs"
 (B) .

1 (110a) 1 (111a)가 2 (110)
 b) 2 (111b)가 .

(107) Cst , 2 (109a)(109b) 1
 , 5 3

() , ..., N - 1 ()
 103a), N (103b), N (107), N + 1 (103c), N + 1 (103d),...

1 Cgs' 1 (109a) (1
 03a)(103b) , 3 (On) (Off)
 가 , N - 1 3 (a) 가 가 , 1
 Cgs' 1 (109a) (Charging) 가 (Vp)

, 2 Cgs" 2 (109b) (10
 3c)(103d) , 3 , N+1 (On) (Off)
 가 , N+2 3 (c) 가 가 , 2
 Cgs" 2 (109b) (Chrg) N+2 (Bypa
 ss) , (DC) (), (), ()

, 가 1 Cgs' 2 Cgs"

1/2

가 .

가

가

가

..

, 4 () (40)
 (50) , 50a, 50b, 50c, 50d 가 ,
 1 (51) , 51d, 51c, 51b, 51a 가 .(
)

, () ()
 (50) , 50d, 50c, 50b, 50a 가 ,
 (51) , 51a, 51b, 51c, 51d 가 .(
)

, 5 (40) 1 (50) , (40)
 () () 50a, 50b, 50c,
 50d 가 (40)
 1 (51) , (40) () ,
 () , 51a, 51b, 51c, 51d .(
 (40))

(40)

가

가

가 .

Cgs''

Cgs'

가 .

Cgs' Cgs''

 ΔV_p

(Discharging)

가 .

(57)

1.

;

;

2

;

2

1

2

;

1

1

1

;

2

2

2

;

1

1

,

2

2

.

2.

;

가

;

,

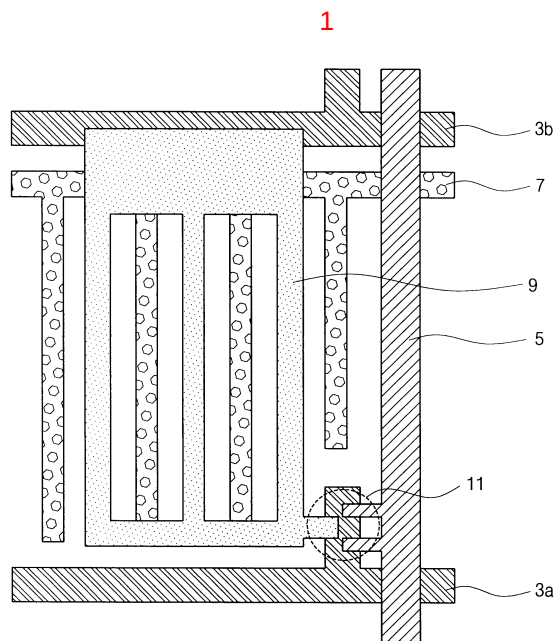
,

,

1

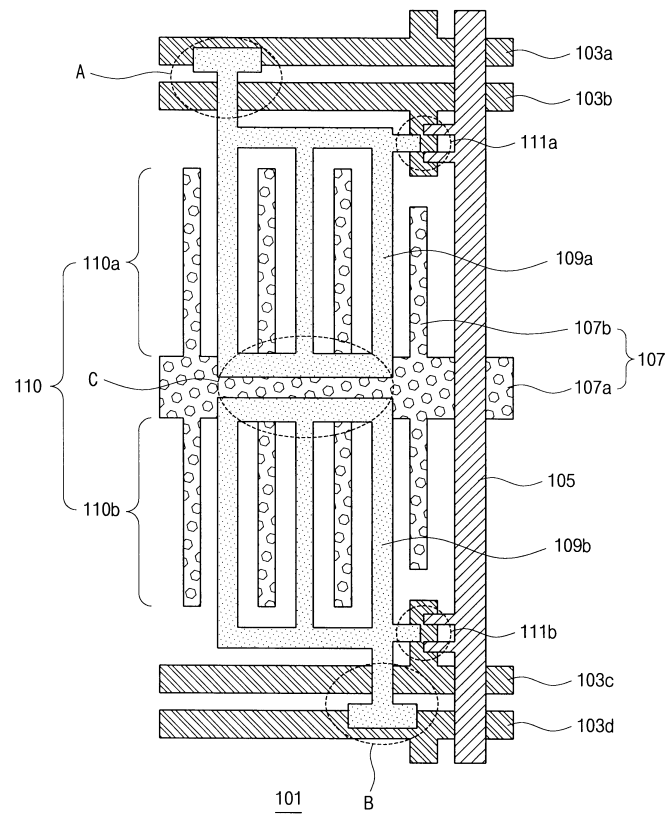
1

.

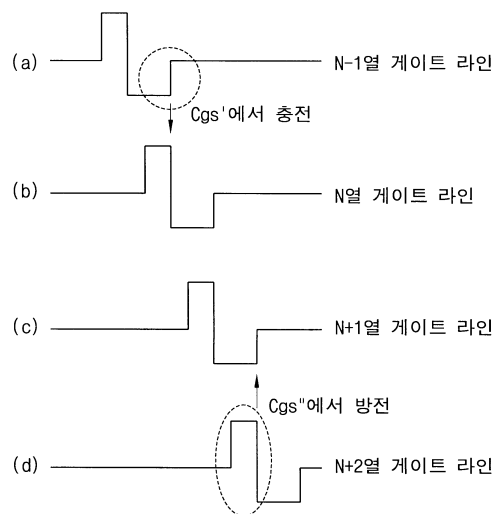


1

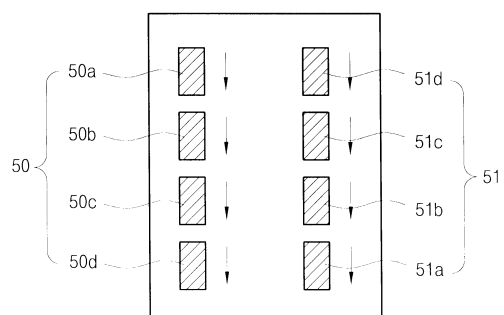
2



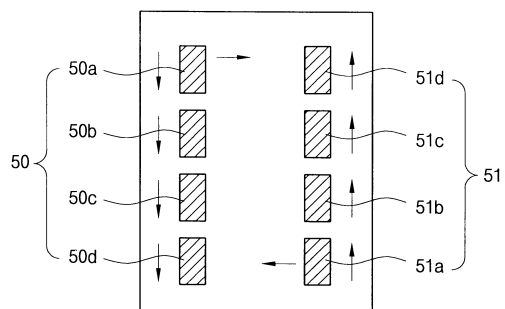
3



4



5



专利名称(译)	薄膜晶体管液晶显示器		
公开(公告)号	KR1020030028971A	公开(公告)日	2003-04-11
申请号	KR1020010061428	申请日	2001-10-05
[标]申请(专利权)人(译)	HYDIS TECH HYDIS技术有限公司		
申请(专利权)人(译)	하이디스테크놀로지주식회사		
当前申请(专利权)人(译)	하이디스테크놀로지주식회사		
[标]发明人	KIM KWIHYUN 김귀현 JUNG HEECHUL 정희철 LEE KYUNGHA 이경하		
发明人	김귀현 정희철 이경하		
IPC分类号	G02F1/1343		
其他公开文献	KR100494694B1		
外部链接	Espacenet		

摘要(译)

目的：提供一种薄膜晶体管液晶显示装置，用于减少后端栅极和像素电极之间形成的寄生电容的余像，并减少前端栅极和像素电极之间形成的寄生电容的闪烁。组成：前端栅极线（103a，103b）和后端栅极线（103c，103d）横向排列在基板（101）上，形成成对的栅极线。数据线（105）纵向排列在基板上，以与前端栅极线和后端栅极线交叉，以限定两个单位像素部分（110）。公共线（107）将两个单位像素部分分成第一单位像素部分（110a）和第二单位像素部分（110b）。第一像素电极（109a）布置在第一单元像素部分上，与用于形成存储电容电容的公共线部分重叠，并且与前端栅极线部分地重叠，以形成第一寄生电容电容。第二像素电极（109b）布置在第二单元像素部分上，与用于形成存储电容电容的公共线部分重叠，并且与后端栅极线部分重叠，以形成第二寄生电容电容。在第一单位像素部分中形成第一薄膜晶体管（111a）。在第二单位像素部分中形成第二薄膜晶体管（111b）。

