

(19) (KR)
(12) (A)

(51) 。 Int. Cl. 7 (11) 2003-0045456
G02F 1/1343 (43) 2003 06 11

(21) 10-2001-0076180
(22) 2001 12 04

(71) 136-1

(72) 7 707-2001
106-306

587-84301

(74) :

(54)

mon line), (data line)] , [(com
1 2 , 1
(ESD) 1 , 1
1 (PCB) 2 , 1
2 가 가 1 (welding point)
가 가 .

2 . . (PCB)
3 . . (PCB)
4 가
5

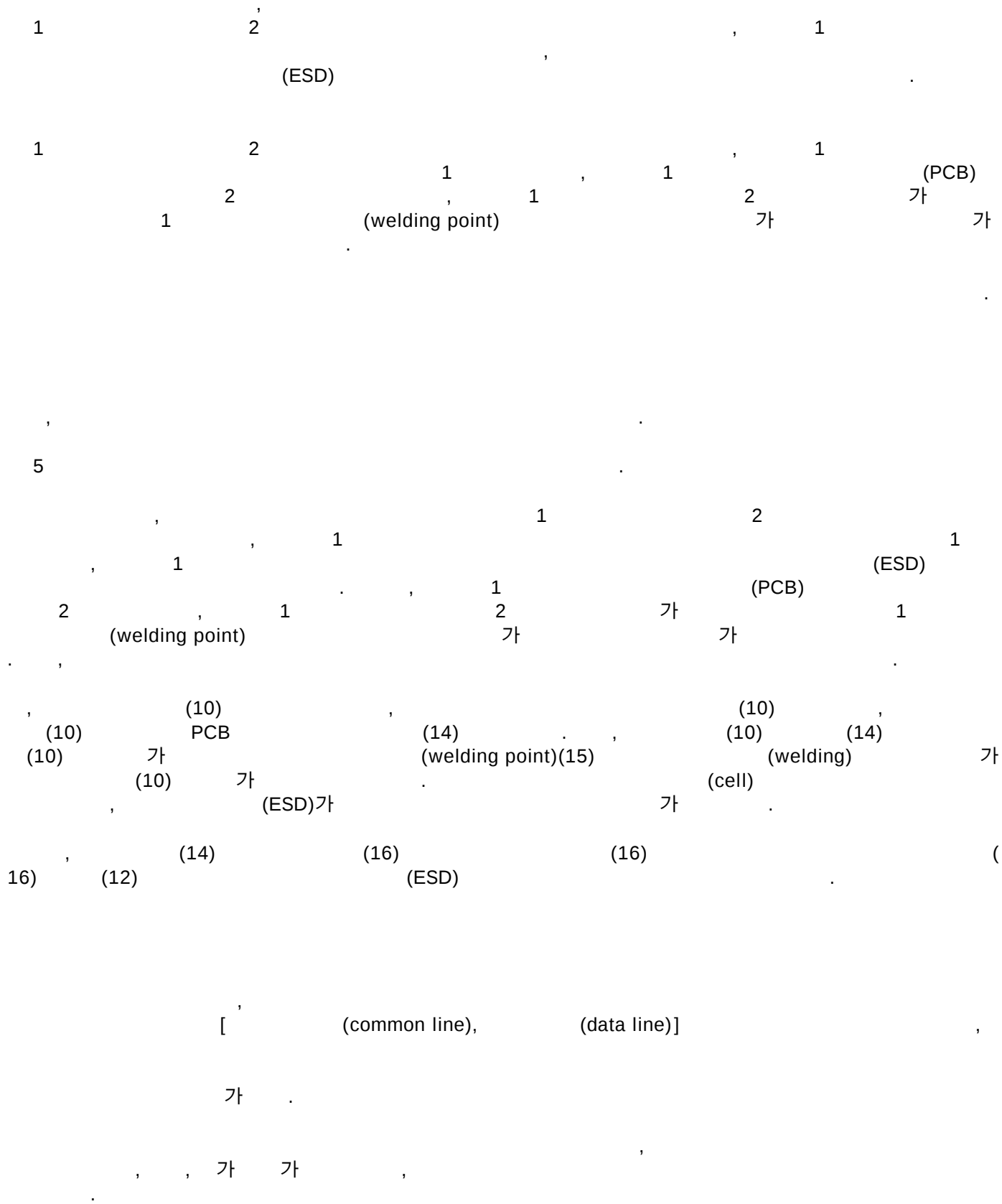
* *

10, 14 : 12 :
16 :

,
.
, (repair redundancy line) (Data open defect)
.
,
1 (1), (2) (3)
(C/F) (common) (3)
(degradation)가

3) (welding), (cutting)] , PCB 2 , . . (PCB)(5) ([
, 가 , 3 , PCB(5)
(3)
, PCB(5) (3) (3) 가
, 가 4 , 가 .
(3)

, ,
(common line), (data line)] , [



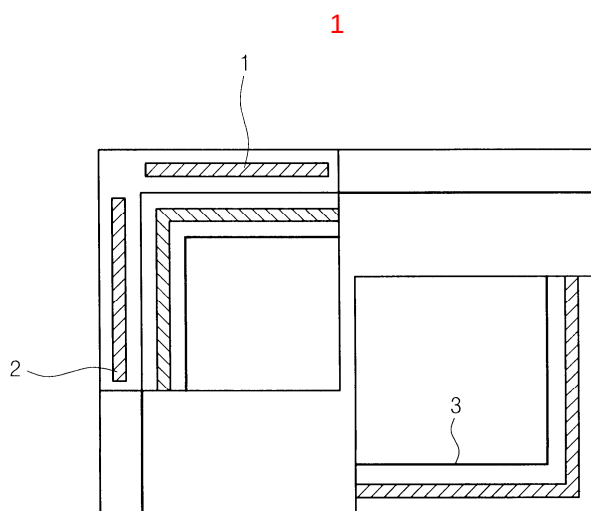
(57)

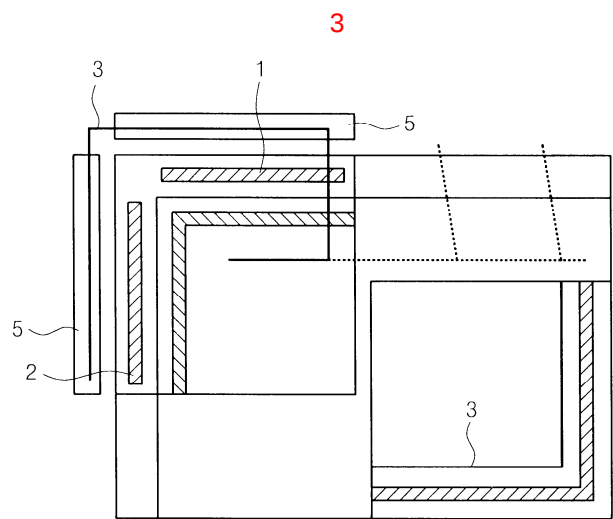
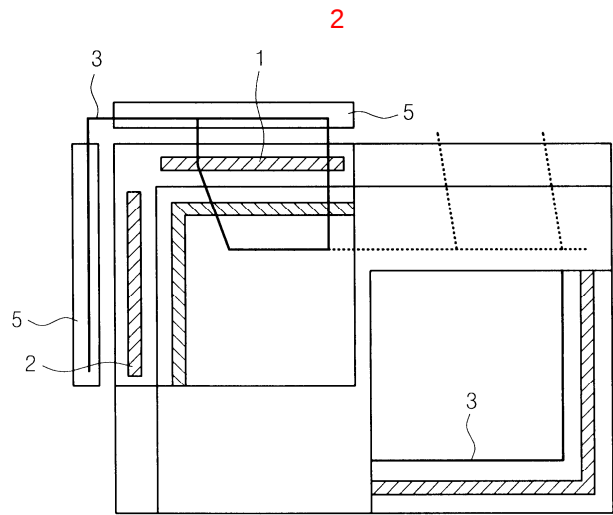
1.

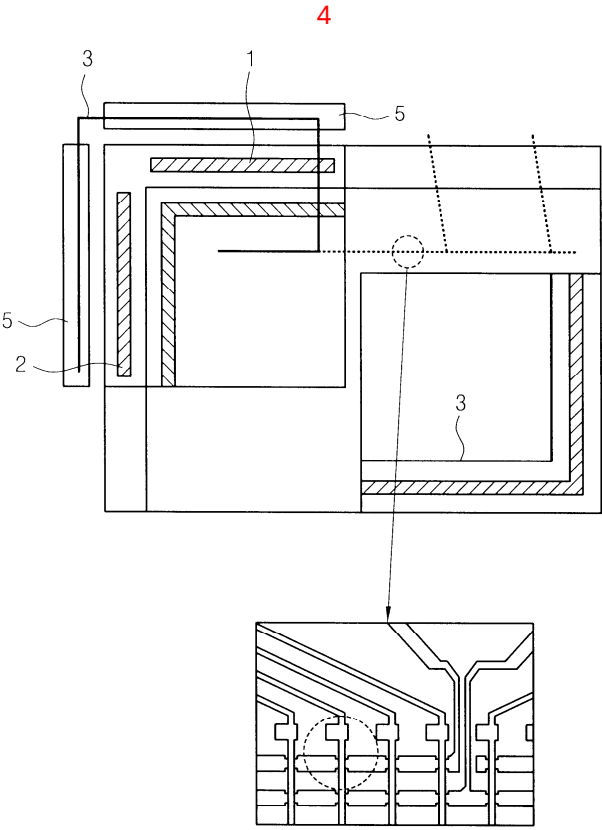
1

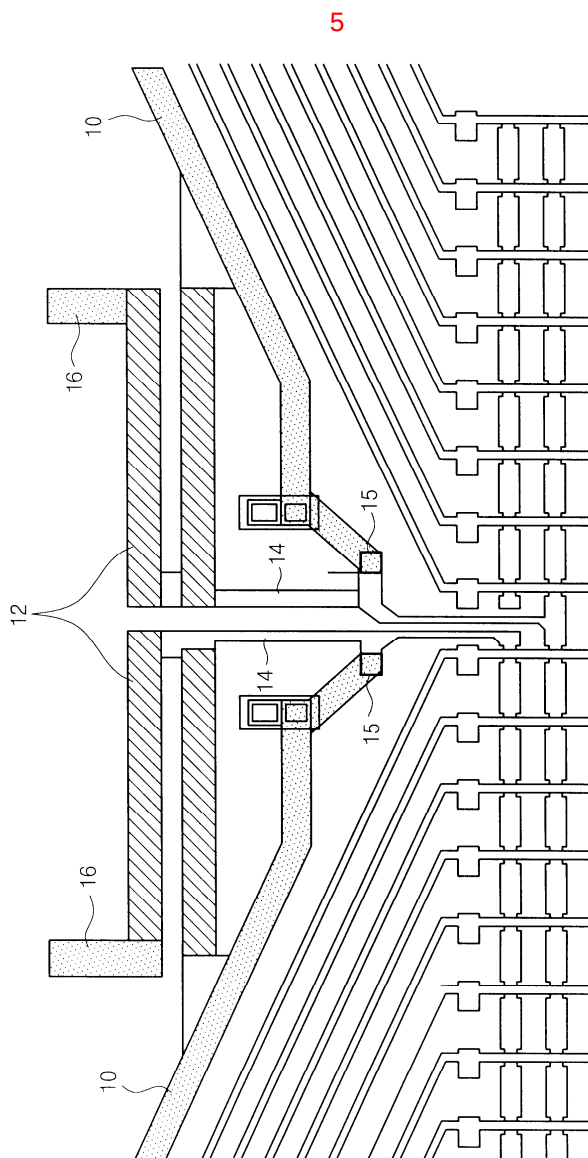
2

- 1 (ESD)
2. 1 2 , 1 (PCB) 2 , 1 (welding po
int) 2 가 가 가 1
3. 2 ,
4. 1 2 , 1 (ESD) , 1
1 ,
1 (PCB) 2 (welding point)
2 가 가 1
5. 4 ,









专利名称(译)	薄膜晶体管液晶显示器的修复线结构		
公开(公告)号	KR1020030045456A	公开(公告)日	2003-06-11
申请号	KR1020010076180	申请日	2001-12-04
[标]申请(专利权)人(译)	HYDIS TECH HYDIS技术有限公司		
申请(专利权)人(译)	하이디스테크놀로지주식회사		
当前申请(专利权)人(译)	하이디스테크놀로지주식회사		
[标]发明人	RYU BONGYEOL 유봉렬 KO YOUNGYIK 고영익 JUN JUNGmok 전정목		
发明人	유봉렬 고영익 전정목		
IPC分类号	G02F1/1343		
其他公开文献	KR100488944B1		
外部链接	Espacenet		

摘要(译)

本发明是薄膜晶体管涉及的液晶显示装置的修复线结构，由于插入，以修复数据开路故障模块方法，其中通过静电亮线引起的，在事件驱动的线的情况下修复冗余行画面输出比为了防止图像质量下降，如，通过使用周围的[公共电极线（公共线），数据线（数据线）]和电阻不同的导线连接所述修复冗余线，防止问题的上方和最终如所描述的可以改善处理模块中的产量。根据本发明用于此目的的液晶显示装置的TFT的修复线结构是在具有所述第一基板的第二基板和阵列基板的滤色器的薄膜晶体管的液晶显示装置中，在的情况下的数据打开所述第一基板上发生这和在顺序通过连接经由所述公共电极线或所述数据线和在其它区域中的电阻的第一修复线进行修复，静电（ESD）的分布时，静电电流形成的第一修复线，并且所述第一修复线创建由所述第二修复线的印刷电路板（PCB）和所述第一维修线和第二以便不连接到至少一个或多个焊接点（焊接点）的修复线之间延伸，用于连接到焊接时的数据信号防止被应用于每条修复线。 五

