



(19) 대한민국특허청(KR)
(12) 등록특허공보(B1)

(45) 공고일자 2010년03월08일
(11) 등록번호 10-0945372
(24) 등록일자 2010년02월24일

(51) Int. Cl.
G02F 1/1337 (2006.01)
(21) 출원번호 10-2002-0088454
(22) 출원일자 2002년12월31일
심사청구일자 2007년12월27일
(65) 공개번호 10-2004-0062128
(43) 공개일자 2004년07월07일
(56) 선행기술조사문헌
KR1020010069132 A*
KR1020020031454 A*
KR1020000040118 A
JP2001235748 A
*는 심사관에 의하여 인용된 문헌

(73) 특허권자
엘지디스플레이 주식회사
서울 영등포구 여의도동 20번지
(72) 발명자
이원호
경기도성남시분당구이매동청구아파트603동1701호
(74) 대리인
박장원

전체 청구항 수 : 총 5 항

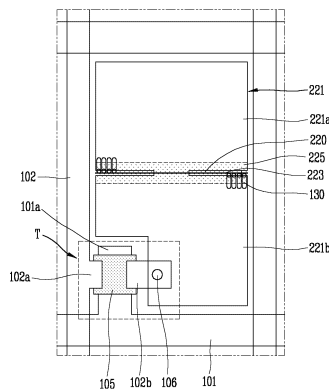
심사관 : 남기영

(54) 멀티도메인 액정표시소자

(57) 요약

본 발명은 액정표시소자에 관한 것으로, 제 1 및 제 2기판과; 상기 제 1기판에 종횡으로 배열되어 화소를 정의하는 게이트라인 및 데이터라인과; 상기 제 1 및 제 2기판에 형성되어 한 화소에 대하여 액정배열방향이 서로 다른 두개의 도메인을 형성하는 제 1 및 제 2배향막과; 상기 제 1 및 제 2기판 중 어느 하나의 기판에 형성되고, 상기 두 도메인의 경계에 형성된 전계왜곡수단 및 상기 제 1 및 제 2기판 사이에 형성된 액정층을 포함하여 구성되며, 상기 전계왜곡수단은 슬릿 또는 돌기로 형성되어 있다.

대표도 - 도6



특허청구의 범위

청구항 1

제 1 및 제 2기관;

상기 제 1기관에 종횡으로 배열되어 화소를 정의하는 게이트라인 및 데이터라인;

상기 게이트 라인과 데이터 라인의 교차부에 형성된 박막트랜지스터;

상기 박막 트랜지스터와 연결되도록 각 화소마다 형성된 화소전극;

상기 제 1 및 제 2기관에 형성되어 한 화소에 대하여 액정배열방향이 서로 다른 두개의 도메인을 형성하는 제 1 및 제 2배향막; 및

상기 화소전극의 양쪽 에지 영역 중에서 상기 두 도메인의 경계에 대응되는 영역에 형성된 슬릿 형상의 두 개의 전계왜곡수단;

상기 제 1 및 제 2기관 사이에 형성된 액정층을 포함하여 구성되며,

상기 화소전극은 전계왜곡수단에 의해 두 개의 화소 영역으로 구분되며, 상기 두 개의 화소 영역은 상기 두 개의 전계왜곡수단 사이에 위치하는 연결부에 의해 연결된 것을 특징으로 하는 멀티도메인 액정표시소자.

청구항 2

제 1항에 있어서, 상기 화소전극의 중심부에는 상기 두 개의 전계왜곡수단 사이에 슬릿 형상의 전계왜곡수단이 하나 더 형성된 것을 특징으로 하는 멀티도메인 액정표시소자.

청구항 3

삭제

청구항 4

삭제

청구항 5

삭제

청구항 6

삭제

청구항 7

제 1항에 있어서, 상기 박막트랜지스터는 게이트 전극과;

상기 게이트 전극 위에 형성된 게이트 절연막과;

상기 게이트 절연막 위에 형성된 반도체층과;

상기 반도체층 위에 형성된 소스 전극 및 드레인 전극으로 구성되어 있는 것을 특징으로 하는 멀티도메인 액정표시소자.

청구항 8

제 1항에 있어서, 상기 제 2기관에는 칼라필터, 블랙매트릭스 및 공통전극이 형성되어 있는 것을 특징으로 하는 멀티도메인 액정표시소자.

청구항 9

제 8항에 있어서, 상기 블랙매트릭스는 도메인의 경계에 형성되어 있는 것을 특징으로 하는 멀티도메인 액정표시소자.

명세서

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

- [0013] 본 발명은 액정표시소자에 관한 것으로, 특히 개구율 향상 및 화질의 신뢰성을 확보할 수 있는 멀티도메인 액정 표시소자에 관한 것이다.
- [0014] 고화질, 저전력의 평판표시소자(flat panel display device)로서 주로 액정표시소자가 사용되고 있다. 액정표시 소자는 박막트랜지스터 어레이 기판과 칼라필터 기판이 대향하여 균일한 간격을 갖도록 합착되며, 그 박막트랜 지스터 어레이 기판과 칼라필터 기판 사이에 액정층이 형성된다.
- [0015] 박막트랜지스터 어레이기판은 화소들이 매트릭스 형태로 배열되며, 그 단위화소에는 박막트랜지스터, 화소전극 및 커패시터가 형성되고, 상기 칼라필터 기판은 상기 화소전극과 함께 액정층에 전계를 인가하는 공통전극과 실 제 칼라를 구현하는 RGB 칼라필터 및 블랙매트릭스가 형성되어 있다.
- [0016] 한편, 상기 박막트랜지스터 어레이 기판과 칼라필터 기판의 대향면에는 배향막이 형성되고, 러빙이 실시되어 상 기 액정층이 일정한 방향으로 배열되도록 한다. 이때, 액정은 박막트랜지스터 어레이 기판의 단위 화소별로 형 성된 화소전극과 칼라필터 기판의 전면에 형성된 공통전극 사이에 전계가 인가될 경우에 유전 이방성에 의해 회 전함으로써, 단위화소별로 빛을 통과시키거나 차단시켜 문자나 화상을 표시하게 된다. 그러나, 상기과 같은 트 위스트 네마틱 모드(twisted nematic mode) 액정 표시 소자(liquid crystal display device)는 시야각이 좁다 는 단점이 있다. 이것은 액정분자의 굴절을 이방성(refractive anisotropy)에 기인하는 것으로, TN 모드의 경우 좌우방향의 시야각에 대해서는 광투과도가 대칭적으로 분포하지만, 상하방향에 대해서는 광투과도가 비대칭적으 로 분포하기 때문에 상하방향의 시야각에서는 이미지가 반전되는 범위가 발생되어 시야각이 좁아지게 되는 것이 다.
- [0017] 이러한 시야각 문제를 해결하기 위하여 TDTN(Two Domain TN), DDTN(Domain Divided TN)와 같이 화소를 적어도 두개이상의 도메인으로 나누어 각각의 도메인의 주시야각 방향을 달리하여 시야각을 보상하는 멀티도메인 (multi-domain) 액정표시소자가 제안되고 있다. 이러한 멀티도메인 액정표시소자의 제조공정은 사진식각 (photolithography)과 러빙을 통해 이루어진다.
- [0018] 도 1 및 도 2는 멀티도메인의 구현방법을 도시한 것으로, 도 1은 러빙방향을 이용한 멀티도메인 구현방법을 나 타낸 것이고, 도 2는 광배향을 이용한 멀티도메인 구현방법을 나타낸 것이다.
- [0019] 먼저, 도 1a에 도시한 바와 같이, 박막트랜지스터 또는 칼라필터와 같은 복수개의 패턴들(도면에 도시하지 않음)이 형성된 기판(1) 위에 배향막(3)을 균일하게 도포한 다음, 회전하는 러빙롤(5)을 이용하여 일방향으로 러빙한다. 러빙공정은 액정분자의 초기 배향방향을 결정해주는 공정이다.
- [0020] 이어서, 도 1b에 도시한 바와 같이, 상기 일방향으로 러빙된 배향막(3)상에 포토레지스트(photo resist)를 도포 한 후, 사진식각공정을 통하여 배향막(3)의 일부를 노출시키는 포토레지스트패턴(7)을 형성한다. 이어서, 도 1c 에 도시한 바와 같이, 상기 포토레지스트 패턴(7)에 보호되지 않는 배향막(3)이 서로반대방향으로 러빙되도록 러빙롤(5)을 반대방향으로 회전시킨다. 이와같이, 러빙롤의 회전하는 방향에 따라 배향막의 러빙방향이 달라지 는 것을 이용함으로써, 각 화소내에 액정의 배향이 서로 다른 다수의 영역을 형성할 수 있다.
- [0021] 상기과 같이, 러빙롤을 사용하지 않고, 도 2에 도시된 바와 같이, 상기 선택적으로 블로킹된 마스크(7a)를 사용 하여 광배향처리방법(photo-alignment method)으로 자외선을 조사함으로써, 멀티도메인 구조를 형성할 수도 있 다.
- [0022] 즉, 도 2a에 도시한 바와 같이, 기판(1) 위에 배향막(3)을 균일하게 도포한 다음, 회전하는 러빙롤(5)을 이용하 여 일방향으로 러빙하여 제 1프리틸트각(θ_1)을 형성한다. 이후, 도 2b에서와 같이 블로킹된 마스크(7a) 상부에 서 UV를 조사하여 노출된 배향막(3)에 제 1프리틸트각(θ_1) 보다 작은 제 2 프리틸트각(θ_2)을 형성한다. 상기 과와 같은 과정을 반복하여 멀티도메인을 형성할 수 있다.
- [0023] 도 3은 하나의 화소에 두개의 도메인을 형성하기 위한 러빙방향(도 3a)과 그에 따른 액정의 배열상태(도 3b)를

나타낸 것이다.

[0024] 먼저, 도 3a에 도시한 바와 같이, 한화소를 제 1영역(A)과 제 2영역(B)으로 나누어 상부기관과 하부기관 각각에 대하여 액정의 배향방향이 서로 반대가 되도록 러빙한다. 도면에서, 실선은 상부기관의 러빙방향을 나타내고, 점선은 하부기관의 러빙방향을 나타낸다.

[0025] 도 3b는 도 3a의 I-I'의 절단면으로, 실질적으로 액정층 안에서 러빙방향에 따라 액정이 배열된 모습을 나타낸 것이다. 도면에 도시한 바와 같이, 상부기관(10a)에 형성된 배향막(13a)과 하부기관(10b)에 형성된 배향막(13b)은 서로 반대방향으로 러빙되어 있기 때문에 이에 따라 액정(15)의 배향방향도 상,하기관(10a,10b)에 대하여 180° 방향이 바뀌어 있다. 또한, A영역과 B영역은 상,하배향막(13a,13b)의 러빙방향이 바뀌는 경계면을 기준으로 하여 액정의 배향방향이 서로 대칭을 이룬다. 따라서, A영역과 B영역에 대하여 액정의 배열방향이 다른 2도메인(two domain)을 형성하게 된다. 이때, 액정의 배열방향이 바뀌는 도메인의 경계영역으로 투과되는 빛은 화면상에 검은줄 또는 흰줄과 같은 디스클리네이션 라인(disclination line)을 나타낸다. 즉, 상기 도메인 경계영역에서는 빛이 액정을 투과하지 않고, 상부기관만을 투과하기 때문에 상하부기관에 부착된 상하편광판의 편광방향이 서로 수직인 경우에는 화면에 검은줄(black line)이 나타나고, 상하부기관에 부착된 상하편광판의 편광방향이 서로 평행인 경우에는 흰줄(white line)을 나타내게 된다. 그러나, 실질적으로, 상부기관의 공통전극과 하부기관의 화소전극에 전압이 인가되면 화면에 표시되는 디스클리네이션 라인은 S자형 곡선을 그리게 된다. 즉, 도 4에 도시한 바와 같이, 화소의 중심부에 도메인 경계를 가지는 액정표시소자의 경우, 해당화소(21b)와 상기 화소(21b)의 좌우에 인접하는 화소들(21a,21c)간에 발생하는 프린지 전계(fringe field)에 의해서 도메인 경계영역에 배치되는 액정(30)의 방향이 바뀌게 된다. 즉, 화소의 에지영역에 배된 액정들이 화소간에 발생하는 프린지 전계(fringe field)의 영향으로 재배열하게 되며, 이때, 재배열된 액정(30)의 경계면 즉, 디스클리네이션 라인(20)은 S자형 곡선을 만들게 된다. 이때, 상기 디스클리네이션 라인(20)의 표시불량(검은줄 또는 흰줄)을 가리기 위하여 이영역에 블랙매트릭스(25)를 형성하게 된다. 그러나, 상기 디스클리네이션 라인(20)은 S자형 곡선을 이루고 있기 때문에 이 부분을 가리기 위하여 블랙매트릭스(25)의 면적이 넓어짐에 따라 개구율이 감소하는 문제점이 있었다.

발명이 이루고자 하는 기술적 과제

[0026] 따라서, 본 발명은 상기와 같은 문제점을 해결하기 위해서 이루어진 것으로, 화소의 에지영역에 해당하는 도메인 경계부에 적어도 두개 이상의 슬릿 또는 돌출부를 두어 전계를 왜곡시킴으로써, -자 형의 디스클리네이션 라인을 유도하여 블랙매트릭스의 형성영역을 줄여 개구율을 향상시킬 수 있는 멀티도메인 액정표시소자를 제공하는데 그 목적이 있다.

[0027] 기타 본 발명의 목적 및 특징은 이하의 발명의 구성 및 특허청구범위에서 상세히 기술될 것이다.

발명의 구성 및 작용

[0028] 상기한 목적을 달성하기 위한 본 발명의 멀티도메인 액정표시소자는 제 1 및 제 2기관과; 상기 제 1기관에 종횡으로 배열되어 화소를 정의하는 게이트라인 및 데이터라인과; 상기 제 1 및 제 2기관에 형성되어 한 화소에 대하여 액정배열방향이 서로 다른 두개의 도메인을 형성하는 제 1 및 제 2배향막과; 상기 제 1 및 제 2기관 중 어느 하나의 기관에 형성되고, 상기 두 도메인의 경계에 형성된 전계왜곡수단과; 상기 제 1 및 제 2기관 사이에 형성된 액정층을 포함하여 구성된다.

[0029] 제 1기관에는 박막트랜지스터 및 화소전극이 형성되어 있으며, 상기 박막트랜지스터는 게이트 전극과, 상기 게이트 전극 위에 형성된 게이트 절연막과, 상기 게이트 절연막 위에 형성된 반도체층과, 상기 반도체층 위에 형성된 소스 전극 및 드레인 전극으로 구성되어 있다.

[0030] 제 2기관에는 칼라필터, 블랙매트릭스 및 공통전극이 형성되어 있으며, 상기 블랙매트릭스는 상기 두 도메인의 경계에 형성되어 화면상에 검은줄 또는 흰줄을 표시하는 디스클리네이션 라인을 가려준다.

[0031] 또한, 상기 전계왜곡수단은 제 1기관 또는 제 2기관 중 어느 하나에 형성되며, 제 1기관과 제 2기관 사이에 생기는 수직전계를 왜곡시킴으로써, 도메인 경계에서 발생하는 디스클리네이션 라인을 -자 형태로 보정해주는 역할을 한다. 이때, 전계왜곡수단은 슬릿 또는 돌기로 형성할 수 있다.

[0032] 이하, 첨부한 도면을 통하여 본 발명에 따른 멀티도메인 액정표시소자 및 그 제조방법에 대하여 상세히 설명한다.

- [0033] 도 5는 본 발명의 실시예에 따른 멀티도메인 액정표시소자를 나타낸 도면으로, 도 5a는 전계왜곡수단으로써 화소영역의 중심에 -자형태의 슬릿이 구비된 단위화소를 개략적으로 나타낸 평면도이고, 도 5b는 도 5a의 II-II' 절단선에 따른 액정표시소자의 단면도이다.
- [0034] 도면에 도시한 바와 같이, 본 발명의 실시예에 따른 멀티도메인 액정표시소자는 중형으로 배열된 게이트라인(101)과 데이터라인(102)에 의해서 화소(121)가 정의되며, 상기 화소(121)에는 중심부에 도메인 경계를 형성하는 2도메인 구조를 가진다. 그리고, 상기 게이트라인(101)과 데이터라인(102)의 교차부에는 박막트랜지스터(T)가 배치되어 있으며, 상기 박막트랜지스터(T)는 게이트라인(101)으로부터 인출된 게이트전극(101a)과, 상기 게이트전극(101a) 상에 형성된 반도체층(105)과 상기 반도체층(105) 상에 형성된 소스/드레인전극(102a, 102b)으로 구성된다.
- [0035] 2도메인 구조는 배향막의 배향처리에 의해서 액정의 배열방향이 서로 다른 제 1영역(121a)과 제 2영역(121b)을 형성하게 된다. 그리고, 화소(121)의 에지영역을 제외한 그 중심부에는 상부기관(100) 및 하부기관(110) 사이에 발생하는 전계를 왜곡시키기 위한 전계왜곡수단으로써 -자 형태의 슬릿(120)이 구비되어 있다. 또한, 화소(121)의 중심부에는 디스클리네이션 라인(123)을 가리기 위해 형성된 블랙매트릭스(125)가 배치되어 있다.
- [0036] 상부기관(100)에는 칼라를 구현하기 위한 칼라필터(107) 및 빛샘방지를 위한 블랙매트릭스(125)가 형성되어 있다. 도면에는 디스클리네이션 라인(123)을 가려주기 위한 목적으로 형성된 블랙매트릭스(125)만을 도시하였으나, 실질적으로 게이트라인(101), 데이터라인(102) 및 박막트랜지스터(T) 영역에도 형성된다. 또한, 상기 칼라필터(107) 위에는 액정(130)에 전계를 인가해주는 공통전극(109)이 형성되어 있다.
- [0037] 하부기관(110)에는 게이트절연막(111)과 보호막(113)이 적층되어 있으며, 도면에 상세하게 도시하진 않았지만, 상기 게이트절연막(111)은 게이트라인(101)과 데이터라인(102)을 절연시키며, 보호막(113)은 박막트랜지스터(T)위에 형성되어 이를 보호한다. 또한, 상기 보호막(113) 상에는 공통전극(109)과 함께 액정층에 수직전계를 발생시키는 화소전극(115)이 형성되어 있다. 그리고, 상부기관(100)과 하부기관(110)의 대향면에는 2도메인구조를 형성하는 상하부배향막(100a, 100b)이 형성되어 있으며, 상기 배향막(100a, 100b)의 러빙방향에 따라 액정의 초기 배열상태가 결정된다.
- [0038] 또한, 도메인 경계면에 대응하는 하부기관(110)에는 슬릿(120)이 형성되어 있으며, 상기 슬릿(120)은 상부기관(100)과 하부기관(110) 사이에 형성되는 수직전계를 왜곡시키고, 도메인 경계 근처에 배열된 액정(130)이 슬릿(120)에 의해서 왜곡된 전계를 따라 배열되도록 한다. 이때, 슬릿(120)에 의해서 재배열된 액정(130)은 -자 형태의 디스클리네이션 라인(123)을 유도하게 된다. 즉, 종래기술에 언급한 바와 같이, 인접하는 화소들 간에 발생하는 프린지 전계는 도메인 경계영역에 배열된 액정을 왜곡시켜 화면상에 S자형 곡선의 디스클리네이션 라인을 발생시키게 된다(도 3참조). 그러나, 본 실시예와 같이 도메인 경계영역에 슬릿(120)을 형성하게 되면, 상기 슬릿(120)에 의해 왜곡된 전계는 상기 프린지 전계의 영향을 최소화하여 액정의 도메인 경계 즉, 디스클리네이션 라인(123)이 휘는 것을 막아준다.
- [0039] 따라서, 종래 곡선형태의 디스클리네이션 라인을 -자 형태로 유도함으로써, 디스클리네이션 라인(123)을 가려주는 블랙매트릭스(125)의 면적을 줄일 수가 있다. 그러나, 상기한 구조(도 5)에서도 슬릿(120)이 형성되지 않은 화소(121)의 에지영역에서는 여전히 프린지 전계의 영향으로 인하여 디스클리네이션 라인(123)이 휘어지게 된다. 따라서, 블랙매트릭스(125)의 면적을 줄여 개구율을 향상시키는데 한계가 있었다.
- [0040] 도 6내지 도 7은 블랙매트릭스의 형성영역을 줄여 개구율을 향상시킬 수 있는 본 발명의 다른 실시예를 나타낸 도면으로, 본 발명의 다른 실시예는 슬릿의 형태를 제외한 모든 구성요소가 앞서 도시된 도면(도 4)에서와 동일하다. 따라서, 그 차이점만을 설명하기로 한다.
- [0041] 도면에 도시한 바와 같이, 본 발명의 다른 실시예에 따른 멀티도메인 액정표시소자는 화소(221)의 양쪽 에지영역 도메인의 경계영역에 -자 형태의 슬릿(220, 320)이 형성되어 있으며, 상기 슬릿(220)은 화소의 에지영역에서 디스클리네이션 라인(223)의 직선 형태를 유도한다. 즉, 인접하는 화소에 의해서 화소의 에지영역에 작용하는 프린지 전계의 영향을 최소화하여 디스클리네이션 라인이 휘는 것을 막을 수 있다. 따라서, 상기 디스클리네이션 라인(223)을 가리기 위한 블랙매트릭스(225)의 면적을 줄일 수가 있으며, 이에 따라 개구율을 더욱 향상시킬 수가 있다.
- [0042] 슬릿은 도 6에 도시한 바와 같이, 화소의 양쪽 에지영역에 두개로 형성할 수 있으며, 도 7에 도시한 바와 같이, 화소의 에지영역 및 중심부에 3개로 형성할 수 있다.

- [0043] 슬릿은 상부기관 또는 하부기관에 형성될 수 있으며, 상부기관에 슬릿을 형성하는 경우에는 도메인 경계를 모두 슬릿으로 둘 수도 있다. 즉, 상부기관에는 공통전극이 기관 전체에 걸쳐서 형성되어 있기 때문에 한화소에 대하여 도메인 경계를 모두 슬릿으로 형성하는 것이 가능하다. 그러나, 하부기관에 화소영역에만 화소전극이 형성되어 있기 때문에 도메인 경계부에 슬릿을 형성하되, 슬릿에 의해서 분리되는 화소들 간에 적어도 하나 이상의 연결부를 두어야 한다.
- [0044] 상기 슬릿은 도메인 경계부에 형성되는 디스클리네이션 라인을 -자형태로 유도하기 위한 전계왜곡수단으로, 슬릿대신에 돌기를 형성할 수도 있다. 돌기를 형성하는 경우에도, 슬릿을 형성하는 경우와 동일한 효과를 볼 수 있으며, 상부기관 또는 하부기관에 형성하는 것이 모두 가능하다.
- [0045] 도 8은 본 발명의 또다른 실시예로써, 하부기관에 돌기가 형성된 멀티도메인 액정표시소자의 단면도를 나타낸 것이다. 돌기를 제외한 모든 구성요소들은 이전 도면과 동일하다.
- [0046] 도면에 도시한 바와 같이, 화소전극(115)을 포함하는 하부기관(110)에는 도메인 경계를 따라서 돌기(420)가 형성되어 있다. 상기 돌기(420)는 슬릿과 마찬가지로 상부기관(100)에 형성된 공통전극(109)과 하부기관(110)에 형성된 화소전극(115)에 의해서 발생하는 수직전계를 왜곡시키며, 도메인 경계 근처에 배열된 액정(130)이 돌기(420)에 의해서 왜곡된 전계를 따라 배열되도록 한다. 이때, 슬릿(120)에 의해서 재배열된 액정(130)은 도메인의 경계부에 -자 형태의 디스클리네이션 라인을 유도하게 된다. 상기와 같이, 도메인 경계에 돌기(420)를 형성하게 되면, 2도메인을 형성하는 상부 및 하부 배향막(400a, 400b)의 러빙방향도 슬릿인 경우와 반대로 바꾸어주어야 한다. 상기와 같이, 디스클리네이션 라인이 -자 형태로 유도됨에 따라, 디스클리네이션 라인을 가리기 위해 상부기관(100)에 형성되는 블랙매트릭스(425)의 크기도 줄일 수가 있다. 블랙매트릭스(425)가 형성되는 면적이 줄어들게되면, 그만큼의 개구율을 향상시킬 수가 있다.

발명의 효과

- [0047] 상술한 바와 같이, 본 발명은 배향막의 러빙방향을 다르게 하여 2도메인을 형성하고, 도메인의 경계면에 슬릿 또는 돌기를 형성하여 디스클리네이션 라인을 직선형태로 바꾸어줌으로써, 블랙매트릭스 형성영역을 줄여 개구율을 향상시킬 수 있다.

도면의 간단한 설명

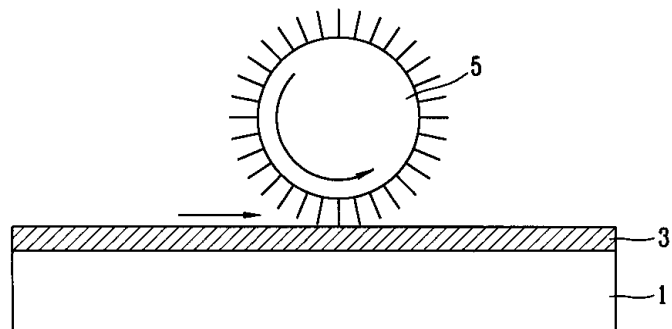
- [0001] 도 1은 러빙방향을 이용한 멀티도메인의 구현방법을 도시한 도면.
- [0002] 도 2는 광배향을 이용한 멀티도메인 구현방법을 도시한 도면.
- [0003] 도 3은 두개의 도메인을 형성하기 위한 러빙방향 및 그에 따른 액정의 배열상태를 나타낸 도면.
- [0004] 도 4는 종래 멀티도메인 액정표시소자의 개략적인 평면도.
- [0005] 도 6은 본 발명의 실시예에 따른 멀티도메인 액정표시소자를 나타낸 도면.
- [0006] 도 6 및 7은 본 발명의 다른 실시예에 따른 멀티도메인 액정표시소자를 나타낸 도면.
- [0007] 도 8은 본 발명의 또 다른 실시예에 따른 멀티도메인 액정표시소자를 나타낸 도면.

도면의 주요부분에 대한 부호의 설명

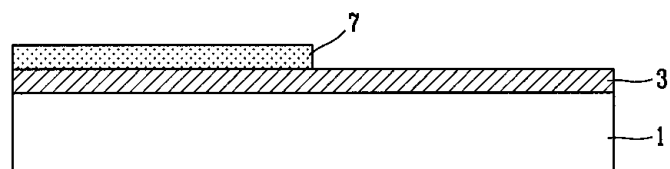
- | | |
|-------------------------|----------------------|
| [0009] 101: 게이트 라인 | 102: 데이터 라인 |
| [0010] 121, 221: 화소 | 120, 220, 320: 슬릿 |
| [0011] 420: 돌기 | 123, 223: 디스클리네이션 라인 |
| [0012] 125, 225: 블랙매트릭스 | 130: 액정 |

도면

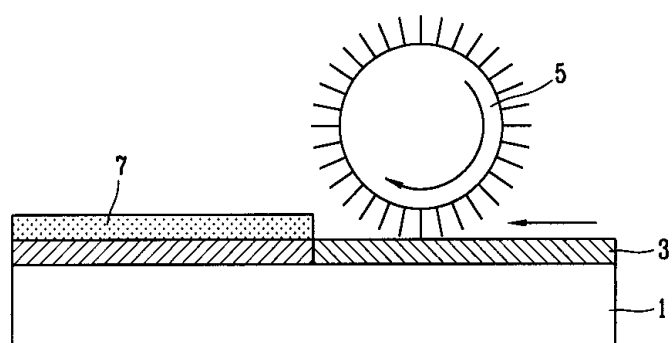
도면1a



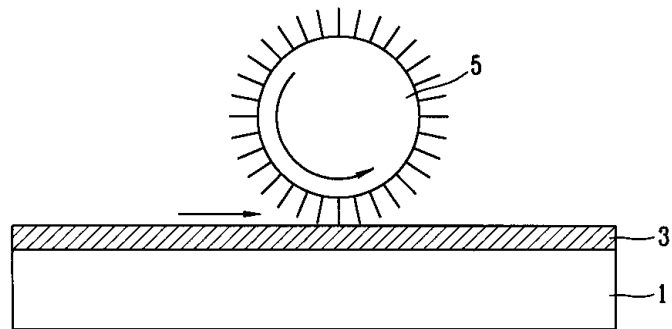
도면1b



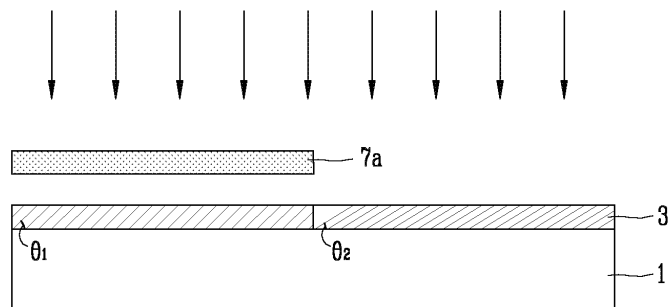
도면1c



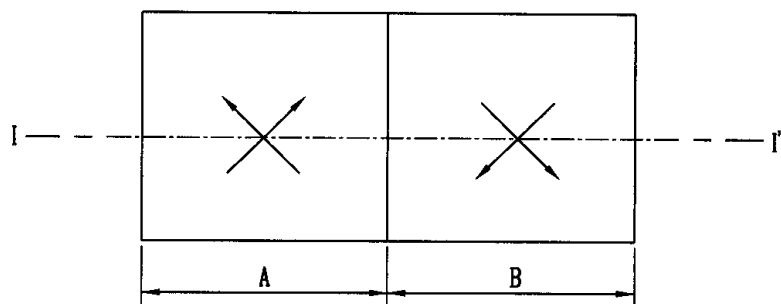
도면2a



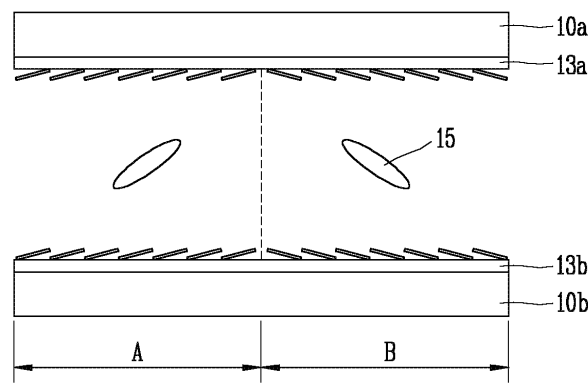
도면2b



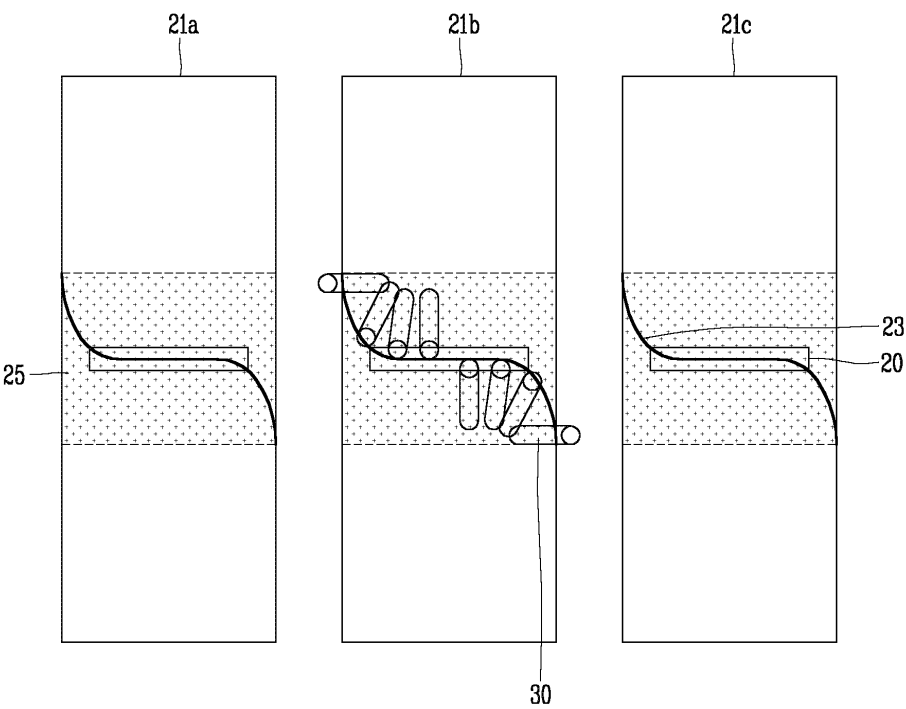
도면3a



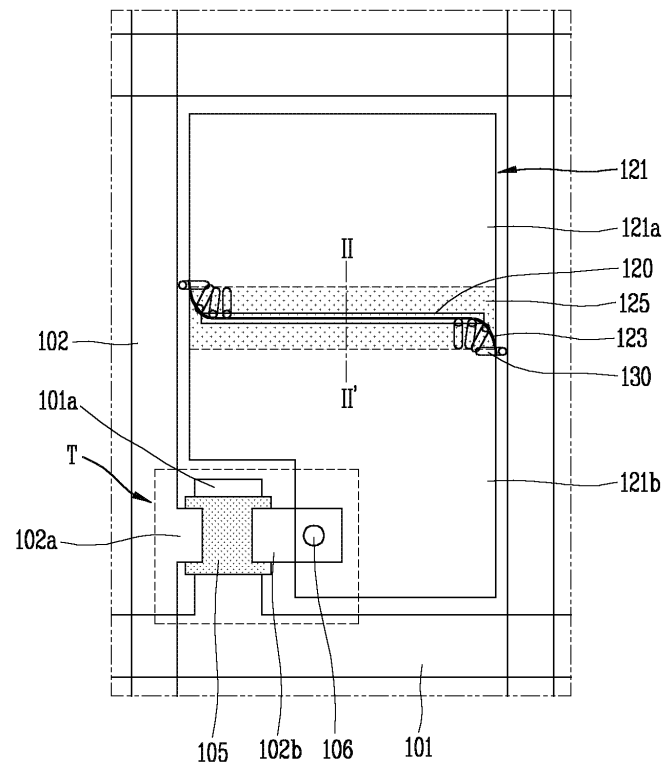
도면3b



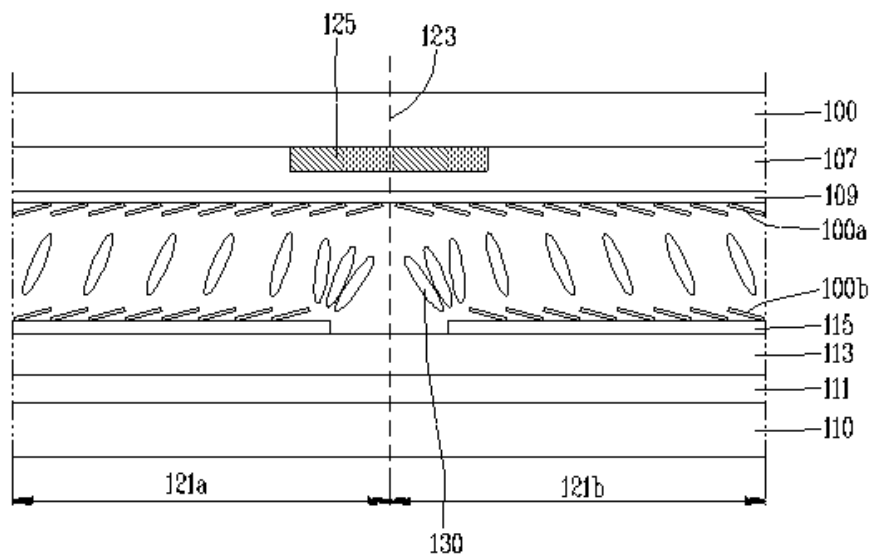
도면4



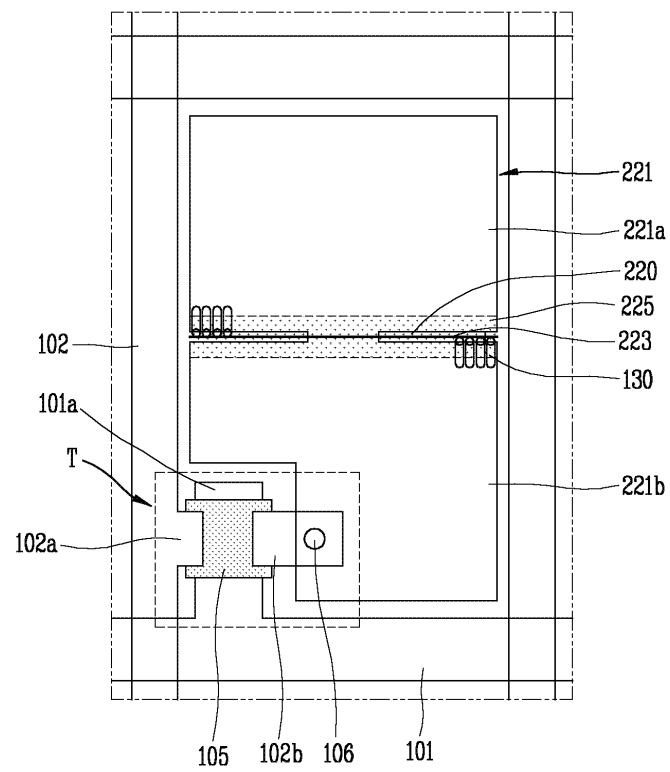
도면5a



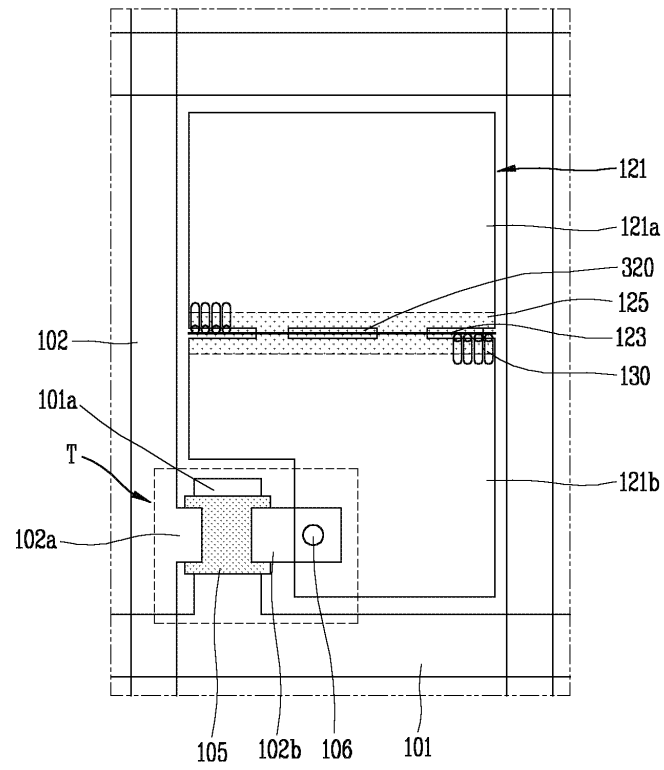
도면5b



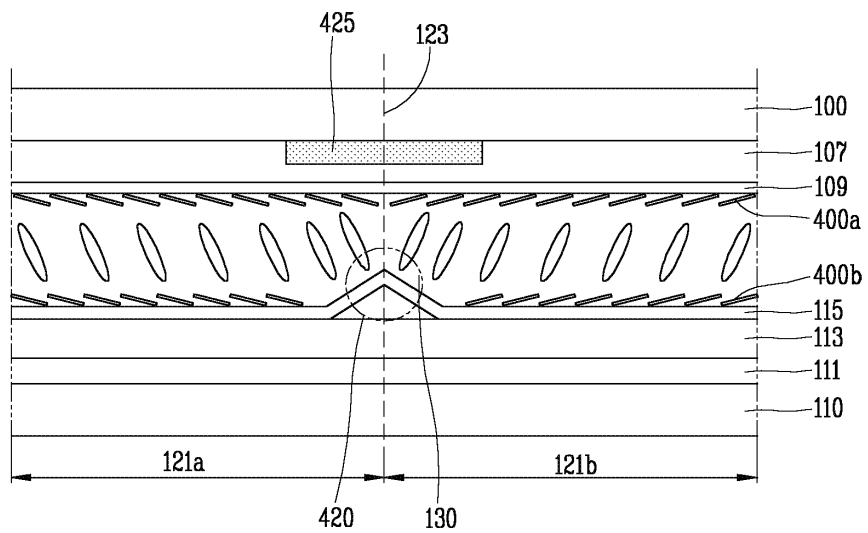
도면6



도면7



도면8



专利名称(译)	多域液晶显示器		
公开(公告)号	KR100945372B1	公开(公告)日	2010-03-08
申请号	KR1020020088454	申请日	2002-12-31
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
当前申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	LEE WONHO		
发明人	LEE,WONHO		
IPC分类号	G02F1/1337 G02F1/1333 G02F1/1335 G02F1/1368		
CPC分类号	G02F1/133707 G02F1/1368 G02F1/133512 G02F2001/133761		
代理人(译)	PARK , JANG WON		
其他公开文献	KR1020040062128A		
外部链接	Espacenet		

摘要(译)

本发明涉及一种液晶显示装置中，第一和第二基板；栅线和限定像素的数据线被布置在第一基板上的行和列；被形成在第一和第二基板上形成液晶取向方向相对于不同的两个结构域的像素权利要求1和第二取向膜；以及第一和第二基板中的任何一个上形成并形成在第一和第二基板之间的液晶层，其中电场畸变装置形成在两个区域之间的边界处，狭缝或突起。

