

(19) (KR)
(12) (A)

(51) . Int. Cl. 7
G02F 1/136

(11) 2003 - 0027205
(43) 2003 04 07

(21) 10 - 2001 - 0056860
(22) 2001 09 14

(71) 136 - 1

(72) () 102 208

9 539 - 1

666 - 18

(74)

1

(54)

가

2

1

2

3

1,11 : 2 :

3 : 4 :

5 : 6 :

7 : / 8,16 :

9,17 : 10 :

12 : 13 :

14 : 15 :

20 : 30 :

40 : TFT :

, , (Moire)

(, TFT - LCD) , CRT

TFT - LCD , 1

, 2

, , , , , 5 μ m

, , , TFT - LCD

()

2 TFT - LCD , 1

, , TFT - LCD 1

, 2

, , (20) (12) (13) (40)

(40) , , 5 μ m

, 3 (40) (13) (40) (13)

가 , (40) , , 5 μ m

7) , (20) (40) , , (20) (1)

가
(Haze)

가

가

가

(20)

(40)

(40)

†

TFT - LCD

5 μ m

TFT - LCD

(57)

1.

1

, 2

2.

1

3.

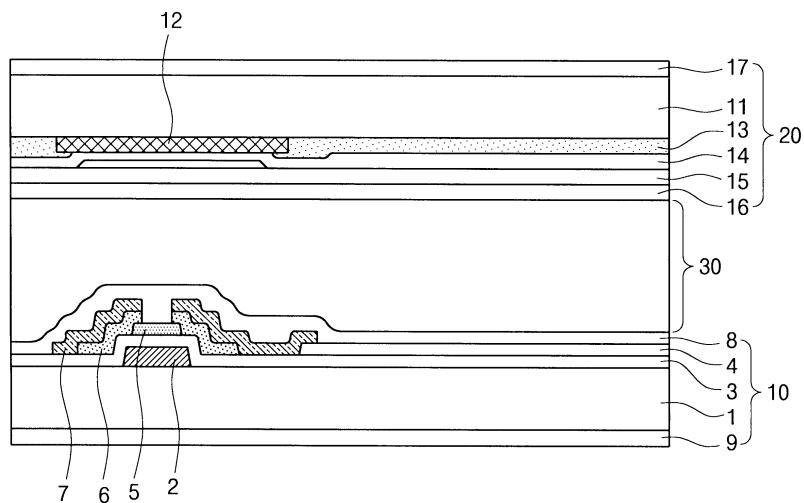
1

4.

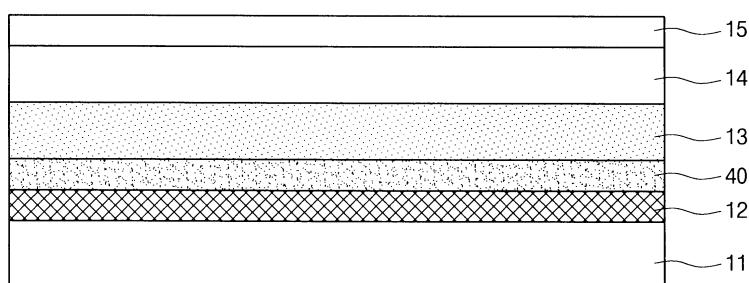
1

5 μ m

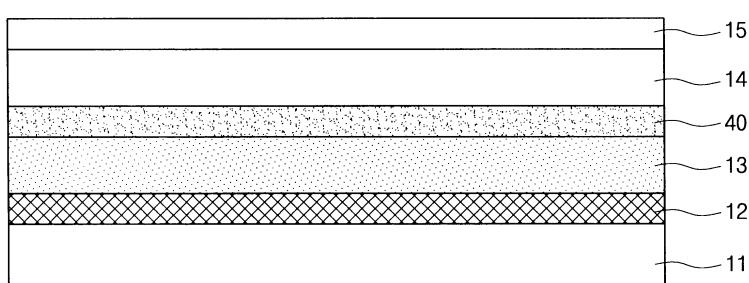
1



2



3



专利名称(译)	薄膜晶体管液晶显示器		
公开(公告)号	KR1020030027205A	公开(公告)日	2003-04-07
申请号	KR1020010056860	申请日	2001-09-14
[标]申请(专利权)人(译)	HYDIS TECH HYDIS技术有限公司		
申请(专利权)人(译)	하이디스테크놀로지주식회사		
当前申请(专利权)人(译)	하이디스테크놀로지주식회사		
[标]发明人	PARK YOUNGIL 박영일 SEO DONGHAE 서동해 CHOI SOOYOUNG 최수영		
发明人	박영일 서동해 최수영		
IPC分类号	G02F1/136		
外部链接	Espacenet		

摘要(译)

根据本发明的用于实现上述目的的薄膜晶体管液晶显示装置的特征在于具有抗薄膜的薄膜晶体管液晶显示装置一个薄膜晶体管和一个像素电极形成于所述配置的阵列基板上，形成在平坦化层和所述公共电极，以覆盖它们的第二黑色矩阵和玻璃基板层上的着色树脂构成的液晶层的滤色器基板的形成插置下被附接到彼此时，各自的外表面的所述基片的密合性处理的偏振板结构的显示装置，由黑矩阵和滤色器基板的平面化层之间的二氧化硅分散体形成的二氧化硅层的抗眩光液晶薄膜晶体管上其中二氧化硅层是黑色垫诹访着色树脂层，或着色树脂层和平坦化层，并在氧化硅层中的氧化硅颗粒的尺寸是这样，优选地，设置为不大于5μm之间。

- 1 - 2

