



1  
2  
3

IC 가

(TFT - LCD) 가 가  
가 (overlap) (capacitance) 가 , 가 (crossover)

3

3

가 가 가  
가 , 3

(Driver IC) 가 가 가

IC 가

가

가

/

가

가

가

가

가

가

가

가

가

가

가

가 1

가

가

2

가

가

가

가

가

가

1

1  
 (820), (830), 가 (TFT),  
 (850) (820)  
 (80)  
 0) , (600) , (500), (100) (300)

2

2  
 (820), (830),  
 (850) , (820) (850) , (30)  
 (30)  
 (40)

가 , (20) (30) 가 (820) , 가  
 , 가 (10) 가 (10) , 가  
 (10) (40) 가  
 (20)

3

3

, 가 3 ,  
 가 ,

가 (30) (10)  
 (10)  
 (20) MOS 가 (20) 가 (t  
 hreshold voltage) (20) 가

, 가 (20) 가 3 , (40) 가 .

, 가 가 (20)  
, , 가 가 (20)가 (40)  
, , .

, 가 , .

, , 가 가 가 .

IC 가 , , , .

(57)

1.

, 가 , , 가 , , ;

가 ; / 가 ;

, 가 , 가 , .

2.

1 ,

;

3.

2 ,

가

,

가

가

;

가

,

가

,

가

4.

;

;

가

;

;

가

;

;

5.

4 ,

;

6.

5

,  
.  
,  
가 , 가 ;  
가 , 가  
, 가

7.

가

;

8.

7

,  
가 , 가 ;  
가 , 가  
, 가

9.

가

가 1 ;

가 가 2

10.

9

가

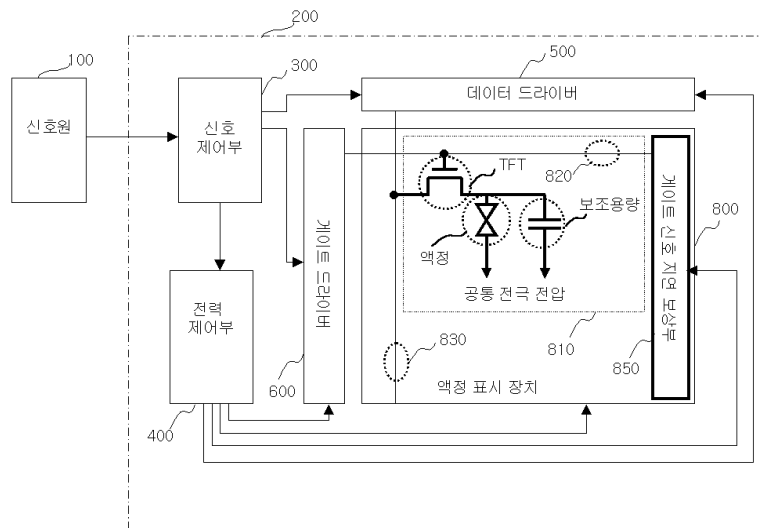
가 가  
가 가 ;

가

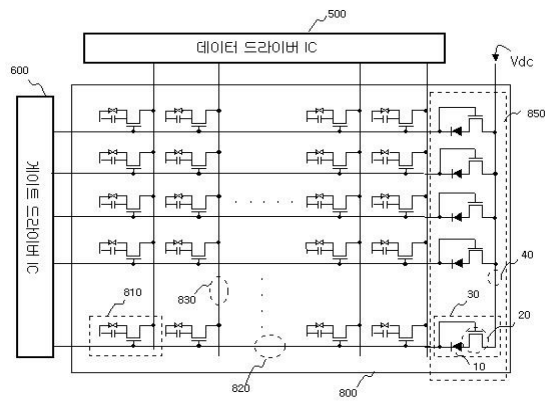
가

가

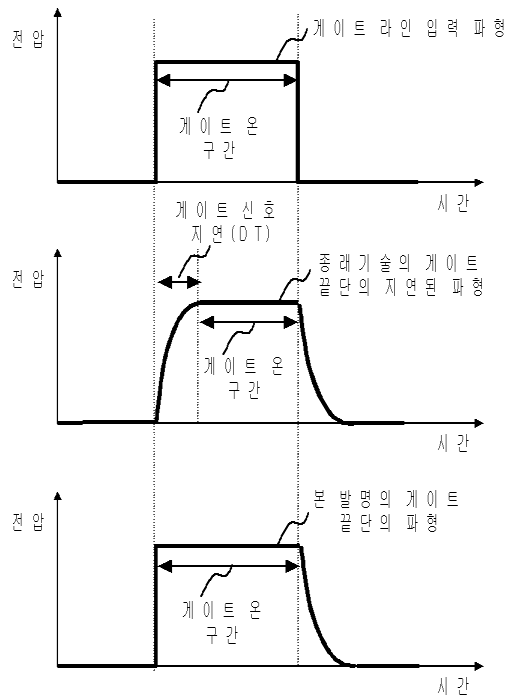
1



2



3



专利名称(译)	栅极信号延迟补偿液晶显示装置，面板和方法		
公开(公告)号	<a href="#">KR1020020057408A</a>	公开(公告)日	2002-07-11
申请号	KR1020010000420	申请日	2001-01-04
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子有限公司		
当前申请(专利权)人(译)	三星电子有限公司		
[标]发明人	PARK HAENGWON 박행원 LEE JUNGHEE 이중희		
发明人	박행원 이중희		
IPC分类号	G09G3/36 G02F1/133 G09G3/20 G02F1/1368		
CPC分类号	G09G2320/0223 G09G3/3688 G09G3/3648		
代理人(译)	KIM , WON GUN		
其他公开文献	KR100796787B1		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

本发明涉及栅极信号延迟补偿LCD，以及面板和方法。并且它由简单的电路组成，它可以很容易地形成，而不需要增加单独的驱动器IC，从而导致生产成本随着现有液晶显示板的制造而上升。并且补偿延迟部分内的延迟补偿元件是提供不必要的栅极信号延迟补偿LCD，用于通过栅极线的电阻和容量来影响和补偿栅极导通信号的延迟，以及面板和方法。液晶显示面板的特性和包含在本发明的液晶显示装置和面板中的电流输出连接终端是门线的末端。并且二极管元件的电流输入端口，其中电流输出端子的方向从电流输入端口连接到电流源和薄膜晶体管的栅极连接到二极管元件的电流输出端子和栅极线的公共端口。并且源极连接到二极管元件的电流输入端口延迟补偿薄膜晶体管，其中源极的电流由漏极通过栅极和源极之间的电压差补偿漏极连接到补偿电压包括送货线流量。栅极信号延迟，液晶显示，充电时间，薄膜晶体管。

