



(19) 대한민국특허청(KR)
(12) 등록특허공보(B1)

(45) 공고일자 2009년09월10일
(11) 등록번호 10-0917015
(24) 등록일자 2009년09월04일

(51) Int. Cl.

G02F 1/1335 (2006.01)

(21) 출원번호 10-2002-0039499

(22) 출원일자 2002년07월08일

심사청구일자 2007년06월27일

(65) 공개번호 10-2004-0005187

(43) 공개일자 2004년01월16일

(56) 선행기술조사문헌

KR1019980028433 A*

KR1020000052177 A*

KR1020020022301 A*

KR1020000005664 A*

*는 심사관에 의하여 인용된 문헌

(73) 특허권자

삼성전자주식회사

경기도 수원시 영통구 매탄동 416

(72) 발명자

윤중수

충청남도 천안시 구성동 473번지 15호 13/6

이동호

경기도 용인시 기흥읍 한성2차아파트 203-101

(74) 대리인

박영우

전체 청구항 수 : 총 42 항

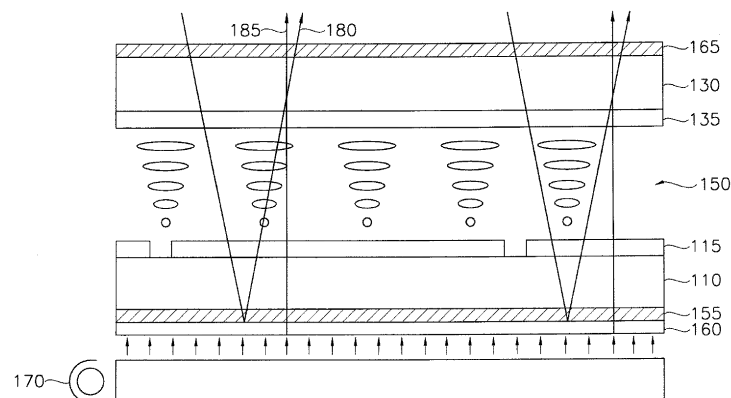
심사관 : 반성원

(54) 반투과형 액정표시장치

(57) 요약

반투과형 액정표시장치가 개시되어 있다. 상기 장치는 제1 기관; 그 일 측면이 상기 제1 기관에 대향하도록 위치한 제2 기관; 상기 제1 기관과 제2 기관 사이에 형성된 액정층; 상기 제1 기관의 이면에 형성된 제1 편광판; 상기 제2 기관의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판; 상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및 상기 제1 편광판과 상기 백라이트의 사이에 형성되어 입사광 중 일부는 반사시키고 일부는 투과시키는 투명 반투과막을 구비한다. 반투과막과 백라이트 사이에서의 재생 과정에 의해 입사광의 일정 부분이 반투과막을 지속적으로 투과하기 때문에, 투과율을 향상시키고 광 효율을 증대시킬 수 있다.

대표도



특허청구의 범위

청구항 1

제1 기관;

그 일 측면이 상기 제1 기관에 대향하도록 위치한 제2 기관;

상기 제1 기관과 제2 기관 사이에 형성된 액정층;

상기 제1 기관의 이면에 형성된 제1 편광판;

상기 제2 기관의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판;

상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및

상기 제1 편광판과 상기 백라이트의 사이에 형성되어 입사광 중 일부는 반사시키고 일부는 투과시키되, 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖는 투명 반투과막을 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 2

제1항에 있어서, 상기 투명 반투과막은 적어도 제1층 및 제2층을 포함하며, 상기 제1층 및 제2층은 서로 다른 굴절률을 가지고 각각 교대로 다수 적층되는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 3

제1항에 있어서, 상기 반투과막은 상기 제1 편광판과 일체로 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 4

제1항에 있어서, 상기 반투과막은 상기 제1 편광판과 분리된 별도의 막 형태로 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 5

제1항에 있어서, 상기 반투과막의 제1 층은 막의 면 내에 굴절률 이방성을 갖고 상기 제2 층은 막의 면 내에 굴절률 이방성을 갖지 않는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 6

삭제

청구항 7

제6항에 있어서, 막의 두께 방향을 z축이라 하고 막의 면을 x-y면이라 할 때, 상기 반투과막의 제1 층 및 제2 층의 3개의 주 굴절률 n_x , n_y , n_z 은

$$n1_x = n1_z \neq n1_y$$

$$n2_x = n2_y = n2_z$$

$$n1_x \neq n2_x$$

$$n1_y \neq n2_y$$

$$|n1_x - n2_x| < |n1_y - n2_y|$$

의 관계를 만족하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 8

제1항에 있어서, 상기 반투과막은 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 9

제8항에 있어서, 막의 두께 방향을 z축이라 하고 막의 면을 x-y면이라 할 때, 상기 반투과막의 제1 층 및 제2 층의 3개의 주 굴절률 n_x , n_y , n_z 은

$$n1_x = n1_y = n1_z$$

$$n2_x = n2_y = n2_z \neq n1_z$$

의 관계를 만족하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 10

제1항에 있어서, 상기 반투과막은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 두 개의 이방성 반투과막을 서로 수직하게 부착하여 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 11

제1항에 있어서, 상기 반투과막은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 제1 반투과막과 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖는 제2 반투과막을 서로 부착하여 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 12

제1항에 있어서, 상기 반투과막은 막의 면에 수직으로 빛이 입사할 때 어느 방향의 편광 성분에 대해서도 4% 이상의 반사율을 갖는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 13

제1항에 있어서, 상기 제1 기관 또는 상기 제2 기관에 형성된 광 산란층을 더 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 14

제13항에 있어서, 상기 광 산란층은 상기 제1 기관과 제1 편광판의 사이, 상기 제2 기관과 제2 편광판의 사이 또는 상기 제1 편광판과 반투과막의 사이에 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 15

제1항에 있어서, 상기 제1 기관 또는 상기 제2 기관에 형성된 위상차판을 더 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 16

제15항에 있어서, 상기 위상차판은 상기 제1 기관과 제1 편광판의 사이 또는 상기 제2 기관과 제2 편광판의 사이에 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 17

제1항에 있어서, 상기 액정층의 굴절률 이방성 Δn 과 두께 d의 곱인 Δnd 가 0.2~0.6 μm 정도인 것을 특징으로

하는 반투과형 액정표시장치.

청구항 18

제1 기관, 그 일 측면이 상기 제1 기관에 대향하도록 위치한 제2 기관 및 상기 제1 기관과 제2 기관 사이에 형성된 액정층을 포함하는 액정 셀;

상기 제1 기관의 이면에 형성된 제1 편광판;

상기 제2 기관의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판;

상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및

상기 제1 편광판과 상기 백라이트의 사이에 형성되고 서로 다른 굴절률을 갖는 제1 층 및 제2 층이 교대로 다수 적층되어 구성되되, 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖는 투명 반투과막을 구비하고,

상기 액정 셀의 전면에서 입사되고 상기 반투과막에서 반사되어 상기 액정 셀의 전면으로 출사되는 반사광 경로와, 상기 백라이트로부터 상기 액정 셀의 후면에서 입사되고 상기 반투과막을 투과하여 상기 액정 셀의 전면으로 출사되는 투과광 경로를 갖는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 19

제18항에 있어서, 상기 반투과막의 제1 층은 막의 면 내에 굴절률 이방성을 갖고 상기 제2 층은 막의 면 내에 굴절률 이방성을 갖지 않는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 20

삭제

청구항 21

제18항에 있어서, 막의 두께 방향을 z축이라 하고 막의 면을 x-y면이라 할 때, 상기 반투과막의 제1 층 및 제2 층의 3개의 주 굴절률 n_x , n_y , n_z 은

$$n1_x = n1_z \neq n1_y$$

$$n2_x = n2_y = n2_z$$

$$n1_x \neq n2_x$$

$$n1_y \neq n2_y$$

$$|n1_x - n2_x| < |n1_y - n2_y|$$

의 관계를 만족하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 22

제18항에 있어서, 상기 반투과막은 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 23

제22항에 있어서, 막의 두께 방향을 z축이라 하고 막의 면을 x-y면이라 할 때, 상기 반투과막의 제1 층 및 제2 층의 3개의 주 굴절률 n_x , n_y , n_z 은

$$n1_x = n1_y = n1_z$$

$$n2_x = n2_y = n2_z \neq n1_z$$

의 관계를 만족하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 24

제18항에 있어서, 상기 반투과막은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 두 개의 이방성 반투과막을 서로 수직하게 부착하여 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 25

제18항에 있어서, 상기 반투과막은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 제1 반투과막과 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖는 제2 반투과막을 서로 부착하여 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 26

제18항에 있어서, 상기 반투과막은 막의 면에 수직으로 빛이 입사할 때 어느 방향의 편광 성분에도 4% 이상의 반사율을 갖는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 27

제18항에 있어서, 상기 제1 기판 또는 상기 제2 기판에 형성된 광 산란층을 더 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 28

제1 투명 전극이 형성된 제1 기판;

그 일 측면이 상기 제1 기판과 대향하도록 위치하고 상기 일 측면에 제2 투명 전극이 형성된 제2 기판;

상기 제1 기판과 제2 기판 사이에 형성된 액정층;

상기 제1 기판의 이면에 형성된 제1 편광판;

상기 제2 기판의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판;

상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및

상기 제1 편광판과 상기 백라이트의 사이에 형성되고, 서로 다른 굴절률을 갖는 제1 층 및 제2 층이 교대로 다수 적층되어 입사광 중 일부는 반사시키고 일부는 투과시키되, 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖는 투명 반투과막을 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 29

제28항에 있어서, 상기 제1 투명 전극은 신호 전극이고 상기 제2 투명 전극은 주사 전극인 것을 특징으로 하는 반투과형 액정표시장치.

청구항 30

스위칭 소자 및 상기 스위칭 소자와 접속되는 투명 화소 전극이 형성된 제1 기판;

그 일 측면이 상기 제1 기판과 대향하도록 위치하고 상기 일 측면에 투명 공통 전극이 형성된 제2 기판;

상기 제1 기판과 제2 기판 사이에 형성된 액정층;

상기 제1 기판의 이면에 형성된 제1 편광판;

상기 제2 기판의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판;

상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및

상기 제1 편광판과 상기 백라이트의 사이에 형성되고, 서로 다른 굴절률을 갖는 제1 층 및 제2 층이 교대로 다

수 적층되어 입사광 중 일부는 반사시키고 일부는 투과시키되, 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖는 투명 반투과막을 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 31

제30항에 있어서, 상기 스위칭 소자는 박막 트랜지스터인 것을 특징으로 하는 반투과형 액정표시장치.

청구항 32

절연 기판 상에 형성된 게이트 라인, 상기 게이트 라인과 절연되며 상기 게이트 라인에 교차하도록 형성된 데이터 라인 및 상기 데이터 라인과 전기적으로 연결되는 화소 전극을 구비하는 제1 기판;

그 일 측면이 상기 제1 기판과 대향하도록 위치하고 상기 일 측면에 투명 공통 전극이 형성된 제2 기판;

상기 제1 기판과 제2 기판 사이에 형성된 액정층;

상기 제1 기판의 이면에 형성된 제1 편광판;

상기 제2 기판의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판;

상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및

상기 제1 편광판과 상기 백라이트의 사이에 형성되고, 서로 다른 굴절률을 갖는 제1 층 및 제2 층이 교대로 다수 적층되어 입사광 중 일부는 반사시키고 일부는 투과시키되, 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖는 투명 반투과막을 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 33

삭제

청구항 34

제32항에 있어서, 상기 반투과막은 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 35

제32항에 있어서, 상기 반투과막은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 두 개의 이방성 반투과막을 서로 수직하게 부착하여 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 36

제32항에 있어서, 상기 반투과막은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 제1 반투과막과 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖는 제2 반투과막을 서로 부착하여 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 37

제32항에 있어서, 상기 반투과막은 막의 면에 수직으로 빛이 입사할 때 어느 방향의 편광 성분에 대해서도 4% 이상의 반사율을 갖는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 38

절연 기판 상에 게이트 전극, 상기 게이트 전극 및 절연 기판 상에 형성된 게이트 절연막, 상기 게이트 전극 위의 게이트 절연막 상에 형성된 액티브 패턴 및 상기 액티브 패턴 위에 서로 이격되어 형성된 소오스/드레인 전극을 포함하여 형성된 박막 트랜지스터와, 상기 박막 트랜지스터의 소오스 전극 또는 드레인 전극 중의 어느 하나와 전기적으로 연결되는 화소 전극을 구비하는 제1 기판;

그 일 측면이 상기 제1 기판과 대향하도록 위치하고 상기 일 측면에 투명 공통 전극이 형성된 제2 기판;

상기 제1 기판과 제2 기판 사이에 형성된 액정층;

상기 제1 기판의 이면에 형성된 제1 편광판;

상기 제2 기판의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판;

상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및

상기 제1 편광판과 상기 백라이트의 사이에 형성되고, 서로 다른 굴절률을 갖는 제1 층 및 제2 층이 교대로 다수 적층되어 입사광 중 일부는 반사시키고 일부는 투과시키되, 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖는 투명 반투과막을 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 39

제38항에 있어서, 상기 액티브 패턴은 다결정실리콘으로 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 40

제38항에 있어서, 상기 액티브 패턴은 비정질실리콘으로 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 41

절연 기판 상에 액티브 패턴, 상기 액티브 패턴 및 절연 기판 상에 형성된 게이트 절연막, 상기 액티브 패턴 위의 게이트 절연막 상에 형성된 게이트 전극, 상기 게이트 전극 및 게이트 절연막 상에 형성된 층간 절연막, 및 상기 층간 절연막 상에 서로 이격되어 형성된 소오스/드레인 전극을 포함하여 형성된 박막 트랜지스터와, 상기 박막 트랜지스터의 소오스 전극 또는 드레인 전극 중의 어느 하나와 전기적으로 연결된 화소 전극을 구비하는 제1 기판;

그 일 측면이 상기 제1 기판과 대향하도록 위치하고 상기 일 측면에 투명 공통 전극이 형성된 제2 기판;

상기 제1 기판과 제2 기판 사이에 형성된 액정층;

상기 제1 기판의 이면에 형성된 제1 편광판;

상기 제2 기판의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판;

상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및

상기 제1 편광판과 상기 백라이트의 사이에 형성되고, 서로 다른 굴절률을 갖는 제1 층 및 제2 층이 교대로 다수 적층되어 입사광 중 일부는 반사시키고 일부는 투과시키되, 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖는 투명 반투과막을 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 42

제41항에 있어서, 상기 액티브 패턴은 다결정실리콘으로 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 43

제41항에 있어서, 상기 액티브 패턴은 비정질실리콘으로 형성된 것을 특징으로 하는 반투과형 액정표시장치.

청구항 44

절연 기판 상에 형성되고 복수의 데이터 라인들과 복수의 게이트 라인들이 서로 교차하여 매트릭스 형태로 배열되는 표시 셀 어레이 회로, 및 상기 절연 기판 상의 상기 표시 셀 어레이 회로의 일측 주변 영역에 형성되고 상기 복수개의 게이트 라인들을 구동하기 위한 게이트 구동회로를 구비하는 제1 기판;

그 일 측면이 상기 제1 기판과 대향하도록 위치하고 상기 일 측면에 투명 공통 전극이 형성된 제2 기판;

상기 제1 기판과 제2 기판 사이에 형성된 액정층;

상기 제1 기판의 이면에 형성된 제1 편광판;

상기 제2 기관의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판;

상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및

상기 제1 편광판과 상기 백라이트의 사이에 형성되고, 서로 다른 굴절률을 갖는 제1 층 및 제2 층이 교대로 다수 적층되어 입사광 중 일부는 반사시키고 일부는 투과시키되, 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖는 투명 반투과막을 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

청구항 45

제44항에 있어서, 상기 절연 기관 상의 상기 표시 셀 어레이 회로의 타측 주변 영역에 형성되고 상기 복수개의 데이터 라인들을 구동하기 위한 데이터 구동회로를 더 구비하는 것을 특징으로 하는 반투과형 액정표시장치.

명세서

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

- <27> 본 발명은 액정표시장치에 관한 것으로, 보다 상세하게는 광량이 풍부한 곳에서는 저소비전력 모드인 반사 모드에서 디스플레이를 수행하고, 광량이 부족한 곳에서는 고휘도 모드인 투과 모드에서 디스플레이를 수행할 수 있는 반투과형 액정표시장치에 관한 것이다.
- <28> 오늘날과 같은 정보화 사회에 있어서 전자 디스플레이 장치(electronic display device)의 역할은 갈수록 중요해지며, 각종 전자 디스플레이 장치가 다양한 산업 분야에 광범위하게 사용되고 있다.
- <29> 일반적으로 전자 디스플레이 장치란 다양한 정보를 시각을 통해 인간에게 전달하는 장치를 말한다. 즉, 전자 디스플레이 장치란 각종 전자 기기로부터 출력되는 전기적 정보 신호를 인간의 시각으로 인식 가능한 광 정보 신호로 변환하는 전자 장치라고 정의할 수 있으며, 인간과 전자 기기를 연결하는 가교적 역할을 담당하는 장치로 정의될 수도 있다.
- <30> 이러한 전자 디스플레이 장치에 있어서, 광 정보 신호가 발광 현상에 의해 표시되는 경우에는 발광형 표시(emissive display) 장치로 불리며, 반사, 산란, 간섭 현상 등에 의해 광 변조를 표시되는 경우에는 수광형 표시(non-emissive display) 장치로 일컬어진다. 능동형 표시 장치라고도 불리는 상기 발광형 표시 장치로는 음극선관(cathode ray tube; CRT), 플라즈마 디스플레이 패널(plasma display panel; PDP), 발광 다이오드(light emitting diode; LED) 및 일렉트로 루미네센트 디스플레이(electroluminescent display; ELD) 등을 들 수 있다. 또한, 수동형 표시 장치인 상기 수광형 표시 장치에는 액정표시장치(liquid crystal display; LCD), 전기화학 표시장치(electrochemical display; ECD) 및 전기 영동 표시장치(electrophoretic image display; EPID) 등이 해당된다.
- <31> 텔레비전이나 컴퓨터용 모니터 등과 같은 화상표시장치에 사용되는 음극선관(CRT)은 표시 품질 및 경제성 등의 면에서 가장 높은 점유율을 차지하고 있으나, 무거운 중량, 큰 용적 및 높은 소비 전력 등과 같은 많은 단점을 가지고 있다.
- <32> 그러나, 반도체 기술의 급속한 진보에 의해 각종 전자 장치의 고체화, 저 전압 및 저 전력화와 함께 전자 기기의 소형 및 경량화에 따라 새로운 환경에 적합한 전자 디스플레이 장치, 즉 얇고 가벼우면서도 낮은 구동 전압 및 낮은 소비 전력의 특징을 갖춘 평판 패널(flat panel)형 디스플레이 장치에 대한 요구가 급격히 증대하고 있다.
- <33> 현재 개발된 여러 가지 평판 디스플레이 장치 중에서 액정표시장치는 다른 디스플레이 장치에 비해 얇고 가벼우며, 낮은 소비 전력 및 낮은 구동 전압을 갖추고 있을 뿐만 아니라, 음극선관에 가까운 화상 표시가 가능하기 때문에 다양한 전자 장치에 광범위하게 사용되고 있다.
- <34> 액정표시장치는 광원에 따라서 액정 셀의 배면에 위치한 백라이트를 이용하여 화상을 표시하는 투과형 액정표시장치, 외부의 자연광을 이용한 반사형 액정표시장치, 그리고 실내나 외부 광원이 존재하지 않는 어두운 곳에서

는 표시소자 자체의 내장 광원을 이용하여 디스플레이하는 투과 표시모드로 작동하고 실외의 고조도 환경에서는 외부의 입사광을 반사시켜 디스플레이하는 반사 표시모드로 작동하는 반투과형 액정표시장치로 구분된다.

- <35> 또한, 액정표시장치는 액정층에 걸리는 전압으로 액정분자배열을 조절하는데, 그 구동 방법에 따라 주사선에 연결된 모든 화소에 동시에 신호 전압을 걸어주는 라인 어드레싱(line addressing)을 하면서 신호선과 주사선에 걸린 전압의 차이의 자승평균평방근(root-mean-square; rms) 값을 이용하여 화소를 구동하는 패시브 매트릭스(passive matrix)형과 각각의 화소에 MIM(metal-insulator-metal) 소자나 박막 트랜지스터 등의 스위칭 소자를 달아 화소를 구동하는 액티브 매트릭스(active matrix)형으로 구분된다.
- <36> 도 1은 종래의 반투과형 액정표시장치의 단면도로서, 박막 트랜지스터를 이용한 액티브 매트릭스형 액정표시장치를 나타낸다.
- <37> 도 1을 참조하면, 종래의 반투과형 액정표시장치는 제1 기관(10), 상기 제1 기관(10)과 대향하여 배치된 제2 기관(40), 상기 기관들 사이에 형성된 액정층(50) 및 상기 제1 기관(10)의 뒤쪽에 배치된 광원, 즉 백라이트(60)를 포함한다.
- <38> 상기 제1 기관(10)은 제1 절연 기관(11), 상기 제1 절연 기관(11)에 형성된 박막 트랜지스터(25), 상기 박막 트랜지스터(25)의 일부분을 노출시키는 콘택홀(32)을 갖는 보호막(30), 투명 전극(34) 및 반사 전극(36)으로 구성된다. 박막 트랜지스터(25)는 게이트 전극(12), 게이트 절연막(14), 액티브 패턴(16), 오믹 콘택 패턴(18), 소오스 전극(20) 및 드레인 전극(22)으로 구성된다. 상기 투명 전극(34)은 백라이트(60)로부터 발생하여 제1 기관(10)을 통해 입사하는 빛을 투과하고, 동시에 제1 기관(10)의 화소 영역에 하나씩 형성되는 박막 트랜지스터(25)에 연결되는 화소 전극의 역할을 한다. 상기 반사 전극(36)은 제2 기관(40)을 통해 입사하는 빛을 반사하고 동시에 화소 전극의 역할을 한다. 즉, 투명 전극(34)만 존재하는 영역은 투과부(T)로 제공되며, 그 이외의 부분은 제2 기관(40)을 통해 입사하는 외부 광을 반사하는 반사부(R)로 제공된다.
- <39> 상기 제2 기관(40)은 제2 절연 기관(42), 광이 통과하면서 소정 색이 발현되는 RGB 화소로 이루어진 컬러 필터(44), 화소 간의 광 누출을 방지하기 위한 블랙 매트릭스(46) 및 투명 공통 전극(110)을 포함한다.
- <40> 상기 액정층(50)은 90° 트위스트된 네마틱(twisted nematic) 액정으로, 굴절률 이방성 Δn 과 두께 d의 곱인 $\Delta n d$ 가 약 0.24 μm 가 된다.
- <41> 또한, 액정층(50)의 배향 방향에 따라 제1 기관(10)과 제2 기관(40) 각각의 바깥 면에 외부 빛의 투과 방향을 일정하게 해주는 제1 편광판(54) 및 제2 편광판(58)이 부착된다. 상기 제1 및 제2 편광판(54, 58)은 편광축이 서로에 대해 수직이 되도록 설치된 선 편광판이다.
- <42> 상기 제1 기관(10)과 제1 편광판(54)의 사이 및 상기 제2 기관(40)과 제2 편광판(58)의 사이에는 각각 제1 1/4 파장 위상차판(52) 및 제2 1/4파장 위상차판(56)이 형성된다. 1/4파장 위상차판(52, 56)은 위상차판의 광축에 평행하며 서로 수직인 두 편광 성분에 대하여 1/4 파장만큼의 위상차를 부여하여 선편광을 원편광으로 바꾸거나 원편광을 선편광으로 바꾸는 역할을 한다.
- <43> 이하, 도 1에 도시한 종래의 반투과형 액정표시장치의 반사 모드 및 투과 모드에서의 동작 원리를 설명하고자 한다.
- <44> 도 2a 및 도 2b는 반사 모드의 동작 원리를 설명하기 위한 개략도들이다.
- <45> 먼저, 화소 전압이 인가되지 않을 경우(OFF), 도 2a에 도시한 바와 같이, 외부에서 입사된 빛은 제2 편광판(58)을 통과하여 그 편광축과 평행한 방향으로 선편광되고 제2 1/4파장 위상차판(56)을 통과하여 좌원편광이 된다. 좌원편광된 빛은 액정층(50)을 통과하여 제2 편광판(58)의 편광축에 수직한 방향으로 선편광된 후, 반사 전극(36)에 입사된다. 상기 반사 전극(36)으로부터 반사된 선편광된 빛은 액정층(50)을 통과하여 좌원편광이 된다. 좌원편광된 빛은 제2 1/4파장 위상차판(56)을 통과하여 상기 제2 편광판(58)의 편광축과 평행한 방향으로 선편광된 후, 제2 편광판(58)을 그대로 통과하여 화이트(white) 화상을 표시하게 된다.
- <46> 화소 전압이 최대일 경우(ON), 도 2b에 도시한 바와 같이, 외부에서 입사된 빛은 제2 편광판(58)을 통과하여 그 편광축과 평행한 방향으로 선편광되고 제2 1/4파장 위상차판(56)을 통과하여 좌원편광이 된다. 좌원편광된 빛은 편광 상태의 변화 없이 액정층(50)을 그대로 통과하여 반사 전극(36)에 입사된다. 상기 반사 전극(36)에 입사된 빛은 반사 전극(36)으로부터 반사되어 우원편광이 되고, 액정층(50)을 그대로 통과한다. 이와 같이 액정층(50)을 그대로 통과한 우원편광된 빛은 제2 1/4파장 위상차판(56)을 통과하여 제2 편광판(58)의 편광축에 수직한 방

향으로 선편광된 후, 제2 편광판(58)에 의해 차단되어 블랙(black) 화상을 표시하게 된다.

- <47> 도 3a 및 도 3b는 투과 모드의 동작 원리를 설명하기 위한 개략도들이다.
- <48> 화소 전압이 인가되지 않은 경우(OFF)에는, 도 3a에 도시한 바와 같이 제1 편광판(54)의 아래에 설치된 백라이트로부터 방출된 빛이 제1 편광판(54)에 입사하여 제1 편광판(54)의 편광축과 평행한 방향의 빛만 통과하게 된다. 이때, 상기 제1 편광판(54)의 편광축은 제2 편광판(58)의 편광축과 수직이 되므로, 제1 편광판(54)을 통과한 빛은 제2 편광판(58)의 편광축과 수직인 방향으로 선편광된 빛이 된다. 상기 선편광된 빛은 제1 1/4파장 위상차판(52)에 의해 우원편광이 되며, 우원편광된 빛은 투명 전극(34)을 통과한 후, 액정층(50)에 입사한다. 상기 우원편광된 빛은 액정층(50)을 통과하여 제2 편광판(58)의 편광축과 평행한 방향으로 선편광되며, 제2 1/4파장 위상차판(56)을 통과하여 우원편광이 된다. 이때, 상기 제2 편광판(58)의 편광축과 평행한 방향의 성분만 제2 편광판(58)을 통과할 수 있으므로, 상기 우원편광된 빛 중 50%만이 제2 편광판(58)을 통과한다. 따라서, 50%의 광 손실이 발생하여 완전 화이트가 아닌 중간 밝기의 화상이 표시된다.
- <49> 한편, 도시하지는 않았으나, 투과 모드시 액정 셀의 내부에 게이트 라인, 데이터 라인 또는 반사 전극(36)과 같은 금속층이 존재하는 영역에서는 백라이트로부터 입사되는 빛이 제1 편광판(54)을 통과하여 그 편광축과 평행한 방향으로 선편광된 후, 제1 1/4파장 위상차판(52)을 통과하여 우원편광이 된다. 우원편광된 빛은 상기한 금속층으로부터 반사되어 좌원편광된 후, 제1 1/4파장 위상차판(52)을 통과하여 제1 편광판(54)의 편광축과 수직인 방향으로 선편광된다. 따라서, 선편광된 빛은 제1 편광판(54)에 흡수되어 백라이트 쪽으로 되돌아오지 못하므로, 상기한 금속층으로부터 반사된 빛은 재생되지 못하고 모두 없어지게 되어 전체적인 광 효율이 낮아진다.
- <50> 최대의 화소 전압이 인가된 경우(ON)에는, 도 3b에 도시한 바와 같이 제1 편광판(54)의 아래에 설치된 백라이트로부터 방출된 빛이 제1 편광판(54)에 입사하여 제1 편광판(54)의 편광축과 수직인 방향의 빛만 통과하게 된다. 상기 제1 편광판(54)에 의해 선편광된 빛은 제1 1/4파장 위상차판(52)에 의해 우원편광이 되며, 우원편광된 빛은 투명 전극(34)을 통과한 후, 액정층(50)에 입사한다. 상기 우원편광된 빛은 편광 상태의 변화 없이 액정층(50)을 그대로 통과한 후, 제2 1/4파장 위상차판(56)에 의해 제2 편광판(58)의 편광축과 수직인 방향으로 선편광된다. 이어서, 제2 편광판(58)의 편광축과 수직인 방향으로 편광된 빛은 제2 편광판(58)을 통과하지 못하여 블랙 화상을 표시하게 된다.
- <51> 상술한 바와 같이 종래의 반투과형 액정표시장치에 의하면, 제1 기관(10)과 제2 기관(40) 각각에 대해 편광판(54, 58) 뿐만 아니라 가시광선 전체 영역을 포함하는 광대역 1/4파장 위상차판(52, 56)을 부착하여야 하므로 투과형 액정표시장치에 비해 제품 원가가 상승하게 된다. 또한, 투과 모드시 편광 특성으로 인해 50%의 광 손실이 발생하므로, 투과형 액정표시장치에 비해 투과율이 50% 감소하고 콘트라스트비(C/R)가 저하되는 문제가 있다.
- <52> 또한, 액정층(50)의 Δn_d 가 $0.24\mu m$ 로 통상의 투과형 액정표시장치(Δn_d 가 약 $0.48\mu m$)에 비해 Δn_d 가 절반 수준이기 때문에, 액정 셀의 갭을 $3\mu m$ 수준으로 줄이고 액정의 굴절률 이방성 Δn 도 감소시켜야 한다. 따라서, 제조공정이 어려워질 뿐만 아니라 액정의 신뢰성 열화가 초래되는 문제가 있다.

발명이 이루고자 하는 기술적 과제

- <53> 따라서, 본 발명은 상술한 종래 방법의 문제점들을 해결하기 위한 것으로, 본 발명의 목적은 액정 셀의 구조를 단순화하고 투과 모드시 광 손실을 줄일 수 있는 반투과형 액정표시장치를 제공하는데 있다.

발명의 구성 및 작용

- <54> 상술한 본 발명의 목적을 달성하기 위하여 본 발명은, 제1 기관; 그 일 측면이 상기 제1 기관에 대향하도록 위치한 제2 기관; 상기 제1 기관과 제2 기관 사이에 형성된 액정층; 상기 제1 기관의 이면에 형성된 제1 편광판; 상기 제2 기관의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판; 상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및 상기 제1 편광판과 상기 백라이트의 사이에 형성되어 입사광 중 일부는 반사시키고 일부는 투과시키는 투명 반투과막(transflective film)을 구비하는 것을 특징으로 하는 반투과형 액정표시장치를 제공한다.
- <55> 바람직하게는, 상기 투명 반투과막은 서로 다른 굴절률을 갖는 제1 층 및 제2 층이 교대로 다수 적층되어 형성된다.
- <56> 또한, 본 발명의 상기 목적은 제1 기관, 그 일 측면이 상기 제1 기관에 대향하도록 위치한 제2 기관 및 상기 제1 기관과 제2 기관 사이에 형성된 액정층을 포함하는 액정 셀; 상기 제1 기관의 이면에 형성된 제1 편광판; 상

기 제2 기관의 상기 일 측면과 반대 편의 타 측면에 형성된 제2 편광판; 상기 제1 편광판의 뒤쪽에 위치한 백라이트; 및 상기 제1 편광판과 상기 백라이트의 사이에 형성되고 서로 다른 굴절률을 갖는 제1 층 및 제2 층이 교대로 다수 적층되어 구성된 투명 반투과막을 구비하고, 상기 액정 셀의 전면에서 입사되고 상기 반투과막에서 반사되어 상기 액정 셀의 전면으로 출사되는 반사광 경로와, 상기 백라이트로부터 상기 액정 셀의 후면에서 입사되고 상기 반투과막을 투과하여 상기 액정 셀의 전면으로 출사되는 투과광 경로를 갖는 것을 특징으로 하는 반투과형 액정표시장치에 의해 달성될 수도 있다.

<57> 본 발명에 의하면, 액정 셀의 내부에 반사 전극이 존재하지 않고 상부 기관(제2 기관) 및 하부 기관(제1 기관) 각각에 1/4파장 위상차판을 형성하지 않으므로, 종래의 반투과형 액정표시장치에 비해 그 구조를 단순화할 수 있다.

<58> 또한, 입사광의 일부는 투과하고 일부는 반사시키는 반투과막으로 투명 전극과 반사 전극의 역할을 동시에 수행할 수 있으며, 반투과막과 백라이트 사이에서 빛의 재생(recycle) 과정이 계속적으로 일어나므로 투과 모드에서 광 손실이 발생하지 않는다. 따라서, 종래의 반투과형 액정표시장치에 비해 투과율이 향상될 뿐만 아니라, 하부 기관(즉, 제1 기관)에 1/4파장 위상차판을 사용하지 않기 때문에 백라이트로부터 입사되어 액정 셀의 금속 영역들로부터 반사된 빛이 재생되어 사용됨으로써 전체적인 광 효율을 증가시킬 수 있다.

<59> 또한, 기존의 투과형 액정표시장치의 액정 광학 조건을 그대로 사용할 수 있으므로, 액정의 신뢰성 열화를 방지할 수 있다.

<60> 이하, 첨부한 도면을 참조하여 본 발명의 바람직한 실시예를 상세히 설명하고자 한다.

<61> 도 4는 본 발명의 제1 실시예에 의한 반투과형 액정표시장치의 단면도이다.

<62> 도 4를 참조하면, 본 발명의 제1 실시예에 의한 반투과형 액정표시장치는 제1 기관(110), 그 일 측면이 상기 제1 기관(110)에 대향하도록 배치된 제2 기관(130) 및 상기 제1 기관(110)과 제2 기관(130) 사이에 형성된 액정층(150)을 포함한다.

<63> 상기 제1 기관(110) 및 제2 기관(130)은 바람직하게는, 유리 기관을 이용하여 제작한다.

<64> 상기 제1 기관(110)의 전면에는 ITO(indium-tin-oxide)와 같은 도전성 산화막으로 이루어진 제1 투명 전극(115)이 형성된다. 바람직하게는, 상기 제1 투명 전극(115)은 제1 방향으로 신장되면서 상기 제1 방향과 직교하는 제2 방향으로 반복되는 신호 전극의 역할을 한다.

<65> 상기 제1 기관(110)의 이면에는 제1 편광판(155)이 형성되고, 상기 제2 기관(130)의 상기 일 측면과 반대 편의 타 측면에는 제2 편광판(165)이 형성된다. 상기 제1 및 제2 편광판(155, 165)은 소정의 편광 성분을 흡수하고 그 밖의 편광 성분을 투과하여 빛의 투과 방향을 일정하게 해주는 역할을 하며, 바람직하게는 편광축이 서로에 대해 수직이 되도록 설치된 선 편광자이다.

<66> 상기 제1 편광판(155)의 뒤쪽에는 백라이트(170)가 설치된다.

<67> 상기 제2 기관(130)의 상기 제1 기관(110)과 대향하는 일 측면에는 ITO와 같은 도전성 산화막으로 이루어진 제2 투명 전극(135)이 형성된다. 바람직하게는, 상기 제2 투명 전극(135)은 상기 제2 방향으로 반복되면서 상기 제1 방향으로 신장되는 주사 전극의 역할을 한다. 즉, 패시브 매트릭스형 액정표시장치에서는 제1 기관(110)의 제1 투명 전극(115)과 제2 기관(130)의 제2 투명 전극(135)이 서로 직교하여 배열됨으로써 각각 신호 전극과 주사 전극으로 사용된다.

<68> 상기 액정층(150)은 180°로부터 270° 트위스트된 STN 액정 조성물로 이루어진다. 또한, 90° 트위스트된 네마틱(twisted nematic) 액정 조성물을 이용하여 상기 액정층(150)을 형성할 수도 있다. 통상적으로, 패시브 매트릭스형 액정표시장치에서는 STN 액정을 사용하는 반면, 액티브 매트릭스형 액정표시장치에서는 TN 액정을 사용한다. 본 실시예에 의하면, 상기 액정층(150)의 굴절률 이방성 Δn 과 두께 d 의 곱인 Δnd 가 약 0.2~0.6 μm , 바람직하게는 0.48 μm 로서 기존의 투과형 액정표시장치의 액정 광학 조건을 그대로 사용할 수 있으므로, 액정의 신뢰성 열화를 방지할 수 있다.

<69> 상기 제1 편광판(155)과 백라이트(170)의 사이에는 도 5에 도시한 바와 같이, 서로 다른 굴절률을 갖는 두 개의 투명한 막들, 즉 제1 층(161) 및 제2 층(162)이 교대로 두 층 이상 적층되어 구성된 반투과막(160)이 형성된다. 상기 반투과막(160)은 입사광 중 일부는 반사시키고 일부는 투과시키는 역할을 한다. 따라서, 본 실시예에 의한 반투과형 액정표시장치는 제2 기관(130) 쪽으로 입사되고 제1 기관(110)을 통과하여 상기 반투과막(160)에

서 반사된 후 다시 제2 기관(130)으로 출사되는 반사광 경로(180)와, 상기 백라이트로(170)로부터 제1 기관(110)으로 입사되고 상기 반투과막(160)을 투과하여 제2 기관(130)으로 출사되는 투과광 경로(185)를 갖는다.

<70> 이하, 본 발명의 반투과막(160)에 대해 상세히 설명하고자 한다.

<71> 도 5에 도시한 바와 같이, 막의 두께 방향을 z 방향이라 하고 막의 면을 x-y면이라 할 때 본 발명의 바람직한 일 태양(aspect)에 의한 반투과막(160)은 그 제1 층(161)이 막의 면, 즉 x-y면 내에 굴절률 이방성을 갖고 제2 층(162)이 막의 면 내에 굴절률 이방성을 갖지 않는 것을 특징으로 한다.

<72> 상기 반투과막(160)은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖는다. 예를 들어, 막의 연신(elongation) 방향과 나란한 방향을 x 방향이라 하고, 상기 연신 방향과 수직한 방향을 y 방향이라 할 때, 면 내에 굴절률 이방성을 갖는 높은 굴절률의 제1 층(161)과 면 내에 굴절률 이방성을 갖지 않는 낮은 굴절률의 제2 층(162)의 3개의 주 굴절률 n_x , n_y , n_z 은 다음과 같은 관계 (1)을 만족한다.

<73>
$$n1_x = n1_z \neq n1_y$$

<74>
$$n2_x = n2_y = n2_z$$

<75>
$$n1_x \neq n2_x$$

<76>
$$n1_y \neq n2_y$$

<77>
$$|n1_x - n2_x| < |n1_y - n2_y|$$

<78> 이와 같이 제1 층(161)과 제2 층(162) 간의 x 방향 굴절률 차이가 y 방향 굴절률 차이보다 작으면, 편광되지 않은 빛이 막에 수직 방향(즉, z 방향)으로 입사할 때 프레넬의 식(Fresnel's equation)에 의해 y 방향과 나란한 편광 성분은 높은 굴절률 차이에 의해 거의 대부분 반사되지만, x 방향과 나란한 편광 성분은 낮은 굴절률 차이에 의해 일부분 투과되고 일부분 반사된다.

<79> 일반적으로, 복굴절성의 유전체 다층막으로 이루어진 반사형 편광자를 이용하여 표시 밝기를 강화시키는 방법들이 일본 특표평 9-506985호 공보나 국제 공개된 국제 출원 WO 97/01788호 등에 개시되어 있다. 이러한 복굴절성의 유전체 다층막은 두 종류의 고분자층을 교대로 적층하여 이루어지는데, 두 종류의 고분자 중 하나는 굴절률이 큰 재료로 선택되고 다른 하나는 굴절률이 작은 재료로 선택된다. 복굴절성의 유전체 다층막의 광학적 측면에서의 구조를 살펴보면 다음과 같다.

<80> 예를 들어, 굴절률이 큰 재료를 연신한 제1 층 및 굴절률이 작은 재료를 연신한 제2 층 사이에 다음과 같은 굴절률 관계가 존재한다고 가정하자.

<81>
$$n1_x = n1_z = 1.57, \quad n1_y = 1.86$$

<82>
$$n2_x = n2_y = n2_z = 1.57$$

<83> 이와 같이 제1 층과 제2 층의 x 및 z 방향의 굴절률이 서로 동일하고 y 방향의 굴절률이 서로 다른 경우, 편광되지 않은 빛이 막에 수직 방향(즉, z 방향)으로 입사할 때 프레넬의 식에 의해 x 방향의 편광 성분은 모두 투과하고 y 방향의 편광 성분은 모두 반사하게 된다. 이러한 특성을 갖는 복굴절성의 유전체 다층막의 대표적인 예로 3M사의 DBEF(dual brightness enhancement film)를 들 수 있다. 상기 DBEF는 서로 다른 두 개 재료의 박막들이 교호적으로 수백층 쌓여 있는 다층 막 구조로 형성되어 있다. 즉, 복굴절률(birefringence)이 매우 높은 폴리에틸렌 나프탈레이트(polyethylene naphthalate)층과 등방성 구조를 갖는 폴리메틸 메타크릴레이트(polymethyl methacrylate; PMMA)층을 교호적으로 적층하여 DBEF를 형성한다. 나프탈렌 기는 납작한 평면 구조를 갖고 있어 서로 인접하였을 때 적층이 잘되고 적층 방향의 굴절률이 다른 방향의 굴절률과 크게 달라지게 된다. 이에 반하여, PMMA는 무정형 고분자로서 등방성 배향을 하므로 모든 방향으로의 굴절률이 같다.

<84> 이와 같이 3M사의 DBEF는 x 방향의 편광 성분은 모두 투과하고 y 방향의 편광 성분은 모두 반사하지만, 본 발명의 일 태양에 의한 반투과막(160)은 특정 방향(예컨대, y 방향)의 편광 성분은 거의 반사하지만 그와 수직한 방향(예컨대, x 방향)의 편광 성분은 일부 반사, 일부 투과시키는 특성을 갖는다. 이러한 반투과막은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 두 개의 이방성 반투과막을 서로 수직하게 부착하여 형성할 수 있고, 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 반투과막과 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖는 반투과막을 서로 부착하여 형성할 수도 있다. 이때, 두 개의 반투과막들은 일체형으로 형성할 수도 있고, 서로 분리된 별개의 막 형태로 형성할 수도 있다.

<85> 또한, 본 발명의 바람직한 다른 태양에 의하면, 상기 반투과막(160)은 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖는다. 예를 들어, 막의 연신 방향과 나란한 방향을 x 방향이라 하고, 상기 연신 방향과 수직한 방향을 y 방향이라 할 때, 높은 굴절률의 제1 층(161)과 낮은 굴절률의 제2 층(162) 모두 막의 x-y면 내에 굴절률 등방성을 가지며 3개의 주 굴절률 n_x , n_y , n_z 은 다음과 같은 관계 (2)를 만족한다.

<86>
$$n_1^x = n_1^y = n_1^z$$

<87>
$$n_2^x = n_2^y = n_2^z \neq n_1^z$$

<88> 이와 같이 제1 층(161)과 제2 층(162)의 z 방향의 굴절률이 서로 다를 경우, 편광되지 않은 빛이 막에 수직 방향(즉, z 방향)으로 입사할 때 프레넬의 식에 의해 x 방향의 편광 성분도 일부 투과 및 일부 반사되고 y 방향의 편광 성분도 일부 반사 및 일부 투과된다. 이때, 제1 층(161) 또는 제2 층(162)의 두께나 굴절률을 조절하여 반사되는 빛의 반사율을 반투과형 액정표시장치의 특성에 맞게 조절할 수 있다. 즉, 반사 특성을 강화한 반투과형 액정표시장치는 반사율을 높게 하는 반면, 투과 특성을 중요시하는 반투과형 액정표시장치는 반사율을 낮게 하여 투과율을 향상시킨다.

<89> 상술한 바와 같이 본 발명의 반투과막(160)은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖도록 형성할 수도 있고, 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖도록 형성할 수도 있다. 어떠한 경우에서도, 상기 반투과막(160)은 막의 면에 수직 방향으로 빛이 입사할 때 어느 방향의 편광 성분에 대해서도 4% 이상의 반사율을 갖도록 형성하는 것이 바람직하다.

<90> 본 발명의 반투과막(160)은 제1 편광판(155)과 일체형으로 형성할 수도 있고, 상기 제1 편광판(155)과 분리하여 별도의 막 형태로 형성할 수도 있다. 상기 반투과막(160)을 제1 편광판(155)과 일체형으로 형성할 경우에는 액정 셀의 두께를 낮출 수 있고 원가 측면에서도 유리해진다.

<91> 제1 편광판(155)의 표면에 고분자 다층막을 증착 또는 도포하여 반투과막(160)을 만드는 방법은 편광판에 반사 방지(anti-reflection) 처리를 하는 개념과 반대되는 개념을 갖는다. 즉, 반사방지 처리는 굴절률이 서로 다른 두 종류의 투명 막들을 일정 두께로 반복 증착 또는 코팅하여 막 내부에서의 다반사(multi-reflection)에 의해 소멸 간섭이 이루어지도록 하는 것이지만, 입사광의 일정 부분은 반사하고 일정 부분은 투과시키는 반투과막을 형성하기 위해서는 보강 간섭이 이루어지도록 막 두께를 조절하여야 한다.

<92> 또한, 본 실시예에 의한 반투과형 액정표시장치는 도 6a 및 도 6b에 도시한 바와 같이, 경면 반사(specular reflection)를 방지하고 반사광을 여러 각도로 적절히 확산시키기 위하여 제1 기관(110) 또는 제2 기관(130)에 광 산란층(168)을 형성할 수 있다. 예를 들어, 상기 광 산란층(168)은 제1 기관(110)과 제1 편광판(155)의 사이 또는 제2 기관(130)과 제2 편광판(165)의 사이에 형성할 수 있으며, 제1 편광판(155)과 반투과막(160)의 사이에도 형성할 수 있다. 상기 광 산란층(168)은 제1 편광판(155) 또는 제2 편광판(165)과 일체형으로 형성하거나 상기 편광판들과 분리된 별도의 막 형태로 형성한다. 상기 광 산란층(168)은 투명 비즈를 분산한 플라스틱 필름으로 구성할 수 있으며, 접착제 중에 비즈를 혼입하여 광 산란층으로 사용함으로써 예컨대 제1 기관(110)을 제1 편광판(155)에 직접 접착하여도 무방하다.

<93> 또한, 본 실시예에 의한 반투과형 액정표시장치는 광 효율을 최적화하기 위하여 제1 기관(110) 또는 제2 기관(130)에 위상차판(도시하지 않음)을 형성할 수 있다. 예를 들어, 상기 위상차판은 제1 기관(110)과 제1 편광판(155)의 사이 또는 제2 기관(130)과 제2 편광판(165)의 사이에 편광판과 일체형으로 형성하거나 편광판으로부터

분리된 별도의 막 형태로 형성한다.

<94> 이하, 상술한 구조를 갖는 본 실시예에 의한 반투과형 액정표시장치의 동작 원리를 상세히 설명하고자 한다.

<95> 도 7a 내지 도 8b는 반투과막(160)을 제1 편광판(155)과 일체형으로 형성한 반투과형 액정표시장치에 있어서 반사 모드 및 투과 모드의 동작 원리를 설명하기 위한 개략도들이다. 여기서, 빛의 편광 방향은 제2 편광판(165)의 편광축을 기준으로 나타낸 것이며, 일부분 반사 및 일부분 투과된 빛은 점선으로 표시하였다.

<96> 먼저, 반사 모드에서 화소 전압이 인가되지 않은 경우(OFF), 도 7a에 도시한 바와 같이, 외부에서 입사된 빛은 제2 편광판(165)을 통과하여 그 편광축과 평행한 방향으로 선편광된다. 선편광된 빛은 액정층(150) 및 제1 투명 전극(115)을 통과하여 제2 편광판(165)의 편광축에 수직한 방향으로 선편광된 후, 제1 편광판(155)과 일체형으로 형성된 반투과막(160)에 입사된다. 이때, 상기 제1 편광판(155)의 편광축과 제2 편광판(165)의 편광축은 서로 수직이 되기 때문에, 제1 편광판(155)으로 입사되는 빛은 상기 제1 편광판(155)의 편광축과 평행한 방향이 된다. 따라서, 상기 제1 편광판(155)의 편광축과 평행한 방향으로 선편광된 빛은 반투과막(160)을 일부분 투과하고 일부분 반사된다. 즉, 상기 반투과막(160)이 상술한 관계 (1)의 굴절률 특성을 가질 경우, 반투과막(160)에 입사되는 빛 중 막의 연신 방향과 나란한 x 방향의 편광 성분은 일부분 투과하고 일부분 반사하는 반면, 상기 연신 방향과 수직한 y 방향의 편광 성분은 거의 대부분 반사한다. 또한, 상기 반투과막(160)이 상술한 관계 (2)의 굴절률 특성을 가질 경우에는, 반투과막(160)에 입사되는 빛 중 x 방향과 y 방향의 편광 성분들이 모두 일부분 투과 및 일부분 반사한다.

<97> 이와 같이 상기 반투과막(160)으로부터 반사된 선편광된 빛은 제1 투명 전극(115) 및 액정층(150)을 통과하여 상기 제2 편광판(165)의 편광축과 평행한 방향으로 선편광된 후, 제2 편광판(165)을 그대로 통과하여 화이트(white) 화상을 표시하게 된다. 또한, 상기 반투과막(160)을 투과한 빛들은 반투과막(160)과 백라이트(170) 사이에서 재생 과정을 거쳐 반투과막(160)을 일부 반사 및 일부 투과하는 과정을 지속적으로 수행하므로, 광 손실을 제거하여 반사율 및 광 효율을 향상시킬 수 있다.

<98> 반사 모드에서 화소 전압이 최대일 경우(ON), 도 7b에 도시한 바와 같이, 외부에서 입사된 빛은 제2 편광판(165)을 통과하여 그 편광축과 평행한 방향으로 선편광된 후, 편광 상태의 변화 없이 액정층(150)을 그대로 통과하여 제1 편광판(155)과 일체형의 반투과막(160)에 입사된다. 이때, 선편광된 빛은 제1 편광판(155)의 편광축과 수직한 방향이기 때문에 상기 제1 편광판(155)에서 모두 흡수된다. 따라서, 반투과막(160)으로부터 빛이 반사되지 못하므로 블랙(black) 화상을 표시하게 된다.

<99> 투과 모드에서 화소 전압이 인가되지 않은 경우(OFF), 도 8a에 도시한 바와 같이 백라이트(170)로부터 방출된 빛이 제1 편광판(155)과 일체형의 반투과막(160)에 입사한다. 상기 반투과막(160)이 상술한 관계 (1)의 굴절률 특성을 가질 경우, 제1 편광판(155)의 편광축과 평행한 방향의 빛 중에서 x축 방향과 나란한 편광 성분은 일부분 투과하고 일부분 반사하는 반면, y축 방향과 나란한 편광 성분은 거의 대부분 반사된다. 또한, 상기 반투과막(160)이 상술한 관계 (2)의 굴절률 특성을 가질 경우에는 x 및 y 방향의 모든 편광 성분이 일부 투과 및 일부 반사되므로, 상기 제1 편광판(155)의 편광축과 평행한 방향의 빛 중 일부분은 투과하고 일부분은 반사된다.

<100> 이와 같이 반투과막(160)을 투과하여 제1 편광판(155)을 통과한 빛은 제1 편광판(155)의 편광축과 평행한 방향, 즉 제2 편광판(165)의 편광축과 수직한 방향으로 선편광된 빛이 된다. 상기 선편광된 빛은 제1 투명 전극(115) 및 액정층(150)을 통과하여 제2 편광판(165)의 편광축과 평행한 방향으로 선편광된다. 따라서, 제2 편광판(165)의 편광축과 평행한 방향으로 선편광된 빛은 제2 편광판(165)을 그대로 통과하여 화이트 화상을 표시하게 된다. 또한, 상기 반투과막(160)으로부터 반사된 빛은 백라이트(170)와 반투과막(160) 사이에서 재생된 후 상술한 과정을 반복하기 때문에, x 방향과 나란한 편광 성분 또는 x와 y 방향 모두에 나란한 편광 성분들이 지속적으로 반투과막(160)을 투과하여 사용되므로 광 손실을 제거하여 투과율 및 광 효율을 향상시킬 수 있다.

<101> 투과 모드에서 최대의 화소 전압이 인가된 경우(ON), 도 8b에 도시한 바와 같이 백라이트(170)로부터 방출된 빛이 제1 편광판(155)과 일체형의 반투과막(160)에 입사하여 상기 제1 편광판(155)의 편광축과 평행한 방향의 빛 중 일부분은 투과하고 일부분은 반사된다. 상기 반투과막(160)을 투과하여 제1 편광판(155)을 통과한 빛은 제1 편광판(155)의 편광축과 평행한 방향, 즉 제2 편광판(165)의 편광축과 수직한 방향으로 선편광된 빛이 된다. 상기 선편광된 빛은 편광 상태의 변화 없이 제1 투명 전극(115) 및 액정층(150)을 그대로 통과된다. 따라서, 제2 편광판(165)의 편광축과 수직한 방향으로 선편광된 빛은 제2 편광판(165)을 통과하지 못하므로 블랙 화상을 표시하게 된다.

<102> 도 9a 내지 도 10b는 반투과막(160)을 제1 편광판(155)과 분리하여 별도의 막 형태로 형성한 반투과형 액정표시

장치에 있어서 반사 모드 및 투과 모드의 동작 원리를 설명하기 위한 개략도들이다. 여기서, 빛의 편광 방향은 제2 편광판(165)의 편광축을 기준으로 나타낸 것이며, 일부분 반사 및 일부분 투과된 빛은 점선으로 표시하였다.

- <103> 먼저, 반사 모드에서 화소 전압이 인가되지 않은 경우(OFF), 도 9a에 도시한 바와 같이, 외부에서 입사된 빛은 제2 편광판(165)을 통과하여 그 편광축과 평행한 방향으로 선편광된다. 선편광된 빛은 액정층(150) 및 제1 투명 전극(115)을 통과하여 제2 편광판(165)의 편광축에 수직한 방향으로 선편광되어 제1 편광판(155)에 입사한다. 이때, 상기 제1 편광판(155)은 제2 편광판(165)의 편광축에 대해 수직한 편광축을 갖고 있으므로, 제2 편광판(165)의 편광축에 수직한 방향으로 선편광된 빛은 제1 편광판(155)을 그대로 통과하여 반투과막(160)에 입사된다. 상기 반투과막(160)이 상술한 관계 (1)의 굴절률 특성을 가질 경우, 반투과막(160)에 입사되는 빛 중 막의 연신 방향과 나란한 x 방향의 편광 성분은 일부분 투과하고 일부분 반사하는 반면, 상기 연신 방향과 수직한 y 방향의 편광 성분은 거의 대부분 반사한다. 또한, 상기 반투과막(160)이 상술한 관계 (2)의 굴절률 특성을 가질 경우에는, 반투과막(160)에 입사되는 빛 중 x 방향과 y 방향의 편광 성분들이 모두 일부분 투과 및 일부분 반사한다.
- <104> 이와 같이 반투과막(160)으로부터 반사된 선편광된 빛은 제1 편광판(155)의 편광축과 평행한 방향이기 때문에 제1 편광판(155)을 그대로 통과하여 제1 투명 전극(155)을 거쳐 액정층(150)에 입사한다. 상기 선편광된 빛은 액정층(150)을 통과하여 제2 편광판(165)의 편광축과 평행한 방향으로 선편광된 후, 제2 편광판(165)을 그대로 통과하여 화이트(white) 화상을 표시하게 된다. 또한, 상기 반투과막(160)을 투과한 빛들은 반투과막(160)과 백라이트(170) 사이에서 재생 과정을 거쳐 반투과막(160)을 일부 반사 및 일부 투과하는 과정을 지속적으로 수행하므로, 광 손실을 제거하여 반사율 및 광 효율을 향상시키게 된다.
- <105> 반사 모드에서 화소 전압이 최대일 경우(ON), 도 9b에 도시한 바와 같이, 외부에서 입사된 빛은 제2 편광판(165)을 통과하여 그 편광축과 평행한 방향으로 선편광된 후, 편광 상태의 변화 없이 액정층(150)을 그대로 통과하여 제1 편광판(155)에 입사한다. 이때, 선편광된 빛은 제1 편광판(155)의 편광축과 수직한 방향이기 때문에 상기 제1 편광판(155)에서 모두 흡수된다. 따라서, 반투과막(160)으로부터 빛이 반사되지 못하므로 블랙(black) 화상을 표시하게 된다.
- <106> 투과 모드에서 화소 전압이 인가되지 않은 경우(OFF), 도 10a에 도시한 바와 같이 백라이트(170)로부터 방출된 빛이 반투과막(160)에 입사한 후 일부분 투과 및 일부분 반사된다. 즉, 상기 반투과막(160)이 상술한 관계 (1)의 굴절률 특성을 가질 경우, 반투과막(160)에 입사되는 빛 중 막의 연신 방향과 나란한 x 방향의 편광 성분은 일부분 투과하고 일부분 반사하는 반면, 상기 연신 방향과 수직한 y 방향의 편광 성분은 거의 대부분 반사한다. 또한, 상기 반투과막(160)이 상술한 관계 (2)의 굴절률 특성을 가질 경우에는, 반투과막(160)에 입사되는 빛 중 x 방향과 y 방향의 편광 성분들이 모두 일부분 투과 및 일부분 반사한다.
- <107> 이와 같이 반투과막(160)을 투과한 빛은 제1 편광판(155)을 통과하여 그 편광축과 평행한 방향으로 선편광된 후, 제1 투명 전극(115) 및 액정층(150)을 통과하여 제2 편광판(165)의 편광축과 평행한 방향으로 선편광된다. 따라서, 제2 편광판(165)의 편광축과 평행한 방향으로 선편광된 빛은 제2 편광판(165)을 그대로 통과하여 화이트 화상을 표시하게 된다. 또한, 상기 반투과막(160)으로부터 반사된 빛은 백라이트(170)와 반투과막(160) 사이에서 재생된 후 상술한 과정을 반복하기 때문에, x 방향과 나란한 편광 성분 또는 x와 y 방향 모두에 나란한 편광 성분들이 반투과막(160)을 지속적으로 투과하여 사용됨으로써 광 손실을 방지하여 투과율 및 광 효율을 향상시키게 된다.
- <108> 투과 모드에서 최대의 화소 전압이 인가된 경우(ON), 도 10b에 도시한 바와 같이 백라이트(170)로부터 방출된 빛이 반투과막(160)에 입사한 후 일부분 투과 및 일부분 반사된다. 상기 반투과막(160)을 투과한 빛은 제1 편광판(155)을 통과하여 그 편광축과 평행한 방향, 즉 제2 편광판(165)의 편광축과 수직한 방향으로 선편광된 후, 편광 상태의 변화 없이 제1 투명 전극(115) 및 액정층(150)을 그대로 통과된다. 따라서, 제2 편광판(165)의 편광축과 수직한 방향으로 선편광된 빛은 제2 편광판(165)을 통과하지 못하므로 블랙 화상을 표시하게 된다.
- <109> 도 11은 본 발명의 제2 실시예에 의한 반투과형 액정표시장치의 단면도로서, 하부-게이트(bottom-gate) 구조의 박막 트랜지스터-액정표시장치를 도시한다.
- <110> 도 11을 참조하면, 반투과형 액정표시장치는 제1 기판(200), 상기 제1 기판(200)과 대향하여 배치된 제2 기판(250), 상기 기판들 사이에 형성된 액정층(260) 및 상기 제1 기판(200)의 뒤쪽에 배치된 백라이트(270)를 포함한다.

- <111> 상기 제1 기판(200)은 제1 절연 기판(210) 상에 복수개의 게이트 라인(도시하지 않음)과 복수개의 데이터 라인(도시하지 않음)이 매트릭스 형태로 형성되어 있고 그 교차점에 화소 전극(234)과 박막 트랜지스터(225)가 형성되어 있다. 상기 제2 기판(250)은 제2 절연 기판(252), 광이 통과하면서 소정 색이 발현되는 RGB 화소로 이루어진 컬러 필터(254), 화소 간의 광 누출을 방지하기 위한 블랙 매트릭스(256) 및 투명 공통 전극(258)을 포함한다.
- <112> 박막 트랜지스터(225)는 제1 절연 기판(210) 상에 형성된 게이트 전극(212), 상기 게이트 전극(212) 및 제1 절연 기판(210) 상에 형성된 게이트 절연막(214), 상기 게이트 전극(212) 위의 게이트 절연막(214) 상에 형성된 액티브 패턴(216) 및 오믹 콘택 패턴(218), 그리고 상기 오믹 콘택 패턴(218) 상에 서로 이격되어 형성된 소오스 전극(220) 및 드레인 전극(222)으로 구성된다. 여기서, 상기 액티브 패턴(216)은 비정질실리콘 또는 다결정실리콘 중의 어느 하나로 형성된다.
- <113> 상기 박막 트랜지스터(225)가 형성된 제1 절연 기판(210) 상에는 무기물이나 유기물로 이루어진 보호막(230)이 형성된다. 상기 보호막(230)을 관통하여 상기 드레인 전극(222)을 노출시키는 콘택홀(232)이 형성된다. 상기 화소 전극은 ITO와 같은 도전성 산화막으로 이루어진 투명 전극(234)으로 형성된다.
- <114> 상기 액정층(260)은 바람직하게는, 90° 트위스트된 네마틱(twisted nematic) 액정으로, 굴절률 이방성 Δn 과 두께 d의 곱인 Δnd 가 약 0.2~0.6 μm , 바람직하게는 0.48 μm 가 된다. 따라서, 기존의 투과형 액정표시장치의 액정 광학 조건을 그대로 사용할 수 있으므로, 액정의 신뢰성 열화를 방지할 수 있다.
- <115> 상기 액정층(260)의 배향 방향에 따라 제1 기판(200)과 제2 기판(250) 각각의 바깥 면에 외부 빛의 투과 방향을 일정하게 해주는 제1 편광판(262) 및 제2 편광판(266)이 부착된다. 바람직하게는, 상기 제1 및 제2 편광판(262, 266)은 편광축이 서로에 대해 수직이 되도록 설치된 선 편광자이다.
- <116> 상기 박막 트랜지스터(225)의 게이트 전극(212)은 게이트 라인에 연결되고, 소오스 전극(220)은 데이터 라인에 연결되며, 드레인 전극(222)은 콘택홀(232)을 통해 화소 전극(234)에 연결된다. 따라서, 게이트 라인을 통해 주사 전압이 게이트 전극(212)에 인가되면, 데이터 라인에 흐르는 신호 전압이 소오스 전극(220)에서 드레인 전극(222)으로 액티브 패턴(216)을 통해 인가된다. 신호 전압이 드레인 전극(222)에 인가되면, 드레인 전극(222)에 연결된 화소 전극(234)과 제2 기판(250)의 공통 전극(258) 사이에 전압 차가 발생하게 된다. 그러면, 화소 전극(234)과 공통 전극(258) 사이에 주입된 액정층(260)의 분자 배열이 변화되고, 이로 인해 액정(260)의 광 투과율이 변하게 되어 박막 트랜지스터(225)는 액정 셀의 화소를 동작시키는 스위칭 소자로서의 역할을 수행한다.
- <117> 상기 제1 편광판(262)과 백라이트(270)의 사이에는 서로 다른 굴절률을 갖는 투명한 제1 층 및 제2 층이 교대로 다수 적층되어 구성된 반투과막(264)이 형성된다. 상기 반투과막(264)은 상술한 제1 실시예에서 설명한 바와 같이 입사광 중 일부는 반사시키고 일부는 투과시키는 역할을 한다. 즉, 상기 반투과막(264)은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖도록 형성할 수도 있고, 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖도록 형성할 수도 있다. 어떠한 경우에서도, 상기 반투과막(264)은 막의 면에 수직 방향으로 빛이 입사할 때 어느 방향의 편광 성분에 대해서도 4% 이상의 반사율을 갖도록 형성하는 것이 바람직하다. 상기 반투과막(264)은 제1 편광판(262)과 일체형 또는 분리형으로 형성한다.
- <118> 또한, 본 실시예에 의한 반투과형 액정표시장치는 경면 반사를 방지하고 반사광을 여러 각도로 적당하게 확산시키기 위하여 제1 기판(200) 또는 제2 기판(250)에 광 산란층(도시하지 않음)을 형성할 수 있다. 예를 들어, 상기 광 산란층은 제1 기판(200)과 제1 편광판(262)의 사이 또는 제2 기판(250)과 제2 편광판(266)의 사이에 형성하며, 제1 편광판(262)과 반투과막(264)의 사이에도 형성할 수 있다. 상기 광 산란층은 제1 편광판(262) 또는 제2 편광판(266)과 일체형 또는 분리형으로 형성한다. 또한, 접착제에 비즈를 혼입하여 광 산란층으로 사용할 수도 있다.
- <119> 또한, 본 실시예에 의한 반투과형 액정표시장치는 광 효율을 최적화하기 위하여 제1 기판(200) 또는 제2 기판(250)에 위상차판(도시하지 않음)을 형성할 수 있다. 예를 들어, 상기 위상차판은 제1 기판(200)과 제1 편광판(262)의 사이 또는 제2 기판(250)과 제2 편광판(266)의 사이에 형성한다. 상기 위상차판은 제1 편광판(262) 또는 제2 편광판(266)과 일체형 또는 분리형으로 형성한다.
- <120> 본 실시예의 반투과형 액정표시장치에 의하면, 액정 셀의 내부에 반사 전극을 형성하지 않고 반투과막(264)으로 반사 전극의 역할을 대신한다. 따라서, 외부로부터 제2 기판(250) 쪽으로 입사된 빛은 제1 기판(200)을 통과하여 상기 반투과막(264)에서 반사된 후 제2 기판(250)으로 출사되는 반사광 경로(280)를 갖는다. 또한, 백라이트

로(270)로부터 제1 기판(200)으로 입사된 빛은 상기 반투과막(264)을 투과한 후 제2 기판(250)으로 출사되는 투과광 경로(285)를 갖는다.

- <121> 도 11에 도시한 반투과형 액정표시장치의 반사 모드 및 투과 모드에서의 동작 원리들은 도 7a 내지 도 10b를 참조하여 설명한 것들과 동일하다. 즉, 입사광의 일부분은 투과하고 일부분은 반사시키는 반투과막을 사용함으로써 반사 모드 및 투과 모드시 광 손실이 발생하지 않으므로 반사율 및 투과율을 모두 향상시킬 수 있다. 또한, 도 1에 도시한 종래의 반투과형 액정표시장치와 비교할 때, 하부 기판, 즉 제1 기판(200)에 1/4파장 위상차판을 형성하지 않으므로 백라이트(270)로부터 입사되어 액정 셀 내부의 게이트 라인이나 데이터 라인과 같은 금속층이 존재하는 영역으로부터 반사되는 빛들도 반투과막(264)과 백라이트(270) 사이에서 재생되어 사용되어짐으로써 전체적인 광 효율을 증가시킬 수 있다.
- <122> 도 12는 본 발명의 제3 실시예에 의한 반투과형 액정표시장치의 단면도로서, 상부-게이트(top-gate) 구조의 박막 트랜지스터-액정표시장치를 도시한다.
- <123> 도 12를 참조하면, 반투과형 액정표시장치는 제1 기판(300), 상기 제1 기판(300)과 대향하여 배치된 제2 기판(350), 상기 기판들 사이에 형성된 액정층(360) 및 상기 제1 기판(300)의 뒤쪽에 배치된 백라이트(370)를 포함한다.
- <124> 상기 제1 기판(300)은 제1 절연 기판(310) 상에 복수개의 게이트 라인(도시하지 않음)과 복수개의 데이터 라인(도시하지 않음)이 매트릭스 형태로 형성되어 있고 그 교차점에 화소 전극(334)과 박막 트랜지스터(325)가 형성되어 있다. 상기 제2 기판(350)은 제2 절연 기판(352), 광이 통과하면서 소정 색이 발현되는 RGB 화소로 이루어진 컬러 필터(354), 화소 간의 광 누출을 방지하기 위한 블랙 매트릭스(356) 및 투명 공통 전극(358)을 포함한다.
- <125> 박막 트랜지스터(325)는 제1 절연 기판(310) 상에 형성된 액티브 패턴(312), 상기 액티브 패턴(312) 및 제1 절연 기판(310) 상에 형성된 게이트 절연막(314), 상기 액티브 패턴(312) 위의 게이트 절연막(314) 상에 형성된 게이트 전극(316), 상기 게이트 전극(316) 및 게이트 절연막(314) 상에 형성된 층간 절연막(318) 및 상기 층간 절연막(318) 상에 서로 이격되어 형성된 소오스/드레인 전극(320, 322)으로 구성된다. 상기 소오스/드레인 전극(320, 322)은 상기 층간 절연막(318) 및 게이트 절연막(314)을 관통하는 콘택홀(319)들을 통해 각각 액티브 패턴(312)에 형성된 소오스 영역(S) 및 드레인 영역(D)에 접속된다. 여기서, 상기 액티브 패턴(312)은 다결정실리콘 또는 비정질실리콘 중의 어느 하나로 형성된다.
- <126> 상기 박막 트랜지스터(325)가 형성된 제1 절연 기판(310) 상에는 무기물이나 유기물로 이루어진 보호막(330)이 형성된다. 상기 보호막(330)을 관통하여 상기 드레인 전극(322)을 노출시키는 비어홀(332)이 형성된다. 상기 화소 전극은 ITO와 같은 도전성 산화막으로 이루어진 투명 전극(334)으로 형성된다.
- <127> 상기 액정층(360)은 바람직하게는, 90° 트위스트된 네마틱(twisted nematic) 액정으로, 굴절률 이방성 Δn 과 두께 d의 곱인 Δnd 가 약 0.2~0.6 μm , 바람직하게는 0.48 μm 가 된다. 따라서, 기존의 투과형 액정표시장치의 액정 광학 조건을 그대로 사용할 수 있으므로, 액정의 신뢰성 열화를 방지할 수 있다.
- <128> 상기 액정층(360)의 배향 방향에 따라 제1 기판(300)과 제2 기판(350) 각각의 바깥 면에 외부 빛의 투과 방향을 일정하게 해주는 제1 편광판(362) 및 제2 편광판(366)이 부착된다. 바람직하게는, 상기 제1 및 제2 편광판(362, 366)은 편광축이 서로에 대해 수직이 되도록 설치된 선 편광자이다.
- <129> 상기 제1 편광판(362)과 백라이트(370)의 사이에는 서로 다른 굴절률을 갖는 투명한 제1 층 및 제2 층이 교대로 다수 적층되어 입사광 중 일부분은 반사시키고 일부분은 투과시키는 투명 반투과막(364)이 형성된다. 즉, 상기 반투과막(264)은 반사 전극의 역할을 수행한다. 따라서, 외부로부터 제2 기판(350) 쪽으로 입사된 빛은 제1 기판(300)을 통과하여 상기 반투과막(364)에서 반사된 후 제2 기판(350)으로 출사되는 반사광 경로(380)를 갖는다. 또한, 백라이트로(370)로부터 제1 기판(300)으로 입사된 빛은 상기 반투과막(364)을 투과한 후 제2 기판(350)으로 출사되는 투과광 경로(385)를 갖는다.
- <130> 도 13은 본 발명의 제4 실시예에 의한 반투과형 액정표시장치의 분해 사시도이고, 도 14는 도 13에 도시한 제1 기판의 평면도이다. 본 발명의 제4 실시예에 의한 반투과형 액정표시장치는 게이트 구동회로 및 데이터 구동회로를 픽셀 어레이와 동시에 형성하는 구조를 갖는다.
- <131> 도 13 및 도 14를 참조하면, 반투과형 액정표시장치는 제1 기판(412a), 상기 제1 기판(412a)과 대향하여 배치된 제2 기판(412b), 상기 기판들 사이에 형성된 액정층(LC) 및 상기 제1 기판(412a)의 뒤쪽에 배치된 백라이트

(490)를 포함한다.

- <132> 상기 제1 기관(412a) 상에는 표시 셀 어레이 회로(450), 데이터 구동회로(460), 게이트 구동회로(470), 데이터 구동회로 외부연결단자(462, 463), 게이트 구동회로 외부연결단자부(472)가 형성된다. 컬러 필터 및 투명 공통 전극(CE)이 형성되는 제2 기관(412b)과 상기 제1 기관(412a) 사이에는 액정층(LC)이 형성된다. 상기 액정층(LC)의 배향 방향에 따라 제1 기관(412a)과 제2 기관(412b) 각각의 바깥 면에 외부 빛의 투과 방향을 일정하게 해주는 제1 편광판(480) 및 제2 편광판(도시하지 않음)이 부착된다.
- <133> 연성 인쇄회로기판(416)에 설치된 통합 제어 및 데이터 구동칩(418)과 제1 기관(412a)의 회로들은 연성 인쇄회로기판(416)에 의해 전기적으로 연결된다. 연성인쇄회로기판(416)은 데이터 신호, 데이터 타이밍 신호, 게이트 타이밍 신호 및 게이트 구동 전압들을 제1 기관(412a)의 데이터 구동회로(460) 및 게이트 구동회로(470)에 제공한다.
- <134> 상기 표시 셀 어레이 회로(450)는 컬럼 방향으로 연장된 m개의 데이터 라인들(DL1~DLm)과 로우 방향으로 연장된 n개의 게이트 라인들(GL1~GLn)을 포함한다. 상기 데이터 라인들과 게이트 라인들의 각 교차점들에는 스위칭 트랜지스터(ST)가 형성된다. 스위칭 트랜지스터(STi)의 드레인은 데이터 라인(DLi)에 연결되고, 게이트는 게이트 라인(GLi)에 연결된다. 스위칭 트랜지스터(STi)의 소오스는 투명 화소 전극(PE)에 연결된다.
- <135> 상기 게이트 구동회로(470)는 복수개의 스테이지들이 종속 연결되고, 첫 번째 스테이지에는 개시 신호가 입력 단자에 결합되며, 각 스테이지들의 출력 신호에 의해 복수개의 게이트 라인(GL1~GLn)들을 순차적으로 선택하는 하나의 쉬프트 레지스터로 구성된다.
- <136> 상기 데이터 구동회로(460)는 쉬프트 레지스터(464)와 528개의 스위칭 트랜지스터들(SWT)을 포함한다. 528개의 스위칭 트랜지스터들(SWT)은 66개씩 8개의 데이터 라인블록(BL1~BL8)을 형성한다. 각 데이터 라인블록(BLi)은 66개의 데이터 입력단자로 구성된 외부입력단자(463)에 66개의 입력단자들이 공통으로 연결되고, 대응하는 66개의 데이터 라인들에 66개의 출력단자들이 연결된다. 또한, 쉬프트 레지스터(464)의 8개의 출력단자들 중 대응하는 하나의 출력단자에 블록선택단자가 연결된다. 528개의 스위칭 트랜지스터들(SWT) 각각은 대응하는 데이터 라인에 소오스가 연결되고, 66개의 데이터 입력단자들 중 대응하는 입력단자에 드레인이 연결되고, 게이트에 블록선택단자에 연결된 비정질실리콘 박막 트랜지스터로 구성된다. 따라서, 528개의 데이터 라인들은 66개씩 8개의 블록으로 분할되고, 쉬프트 레지스터(464)의 8개의 블록선택신호에 의해 순차적으로 각 블록들이 선택된다.
- <137> 이와 같이 제1 기관(412a) 상에 게이트 구동회로(470) 및 데이터 구동회로(460)를 표시 셀 어레이 회로(450)와 함께 집적하는 반투과형 액정표시장치에 있어서, 상기 제1 편광판(480)과 백라이트(490)의 사이에는 서로 다른 굴절률을 갖는 투명한 제1 층 및 제2 층이 교대로 다수 적층되어 구성된 반투과막(495)이 형성된다. 이때, 상기 반투과막(485)은 제1 편광판(480)과 일체형 또는 분리형으로 형성한다.
- <138> 상기 반투과막(495)은 입사광 중 일부분은 반사시키고 일부분은 투과시키는 역할을 한다. 상기 반투과막(364)은 입사광의 편광 상태 및 방향에 따라 투과율 및 반사율의 크기가 다른 이방성 특성을 갖도록 형성할 수도 있고, 입사광의 편광 상태 및 방향에 무관하게 등방적으로 투과 및 반사 특성을 갖도록 형성할 수도 있다. 어떠한 경우에서도, 상기 반투과막(364)은 막의 면에 수직 방향으로 빛이 입사할 때 어느 방향의 편광 성분에 대해서도 4% 이상의 반사율을 갖도록 형성하는 것이 바람직하다.
- <139> 상술한 제4 실시예에서는 데이터 구동회로 및 게이트 구동회로 양쪽 모두에 쉬프트 레지스터를 채용한 예를 나타낸다. 그러나, 데이터 구동회로 또는 게이트 구동회로 중의 어느 한 쪽에만 쉬프트 레지스터를 채용할 수 있음은 명백하다.

발명의 효과

- <140> 상술한 바와 같이 본 발명에 의하면, 입사광의 편광 상태 및 방향에 따라 특정 방향의 성분은 강하게 반사시키고 그와 수직한 방향의 성분은 일부 투과, 일부 반사시키는 특성을 갖는 이방성 반투과막 또는 입사광의 편광 상태 및 방향에 무관하게 등방적으로 빛의 일부는 투과하고 일부는 반사시키는 반투과막을 하부 기관(즉, 제1 기관)에 부착된 제1 편광판과 백라이트 사이에 형성함으로써, 반투과막과 백라이트 사이에서 발생하는 재생 과정에 의해 빛이 반투과막을 지속적으로 투과하게 되므로 종래의 반투과형 액정표시장치에 비해 투과율을 향상시키고 광 효율을 증대시킬 수 있다.
- <141> 또한, 액정 셀의 내부에 반사 전극이 존재하지 않고 상부 기관(제2 기관) 및 하부 기관(제1 기관) 각각에 1/4파장 위상차판을 형성하지 않으므로, 종래의 반투과형 액정표시장치에 비해 그 구조를 단순화할 수 있다.

- <142> 또한, 기존의 투과형 액정표시장치의 액정 광학 조건을 그대로 사용할 수 있으므로, 액정의 신뢰성 열화를 방지할 수 있다.
- <143> 상술한 바와 같이, 본 발명의 바람직한 실시예를 참조하여 설명하였지만 해당 기술분야의 숙련된 당업자라면 하기의 특허청구범위에 기재된 본 발명의 사상 및 영역으로부터 벗어나지 않는 범위 내에서 본 발명을 다양하게 수정 및 변경시킬 수 있음을 이해할 수 있을 것이다.

도면의 간단한 설명

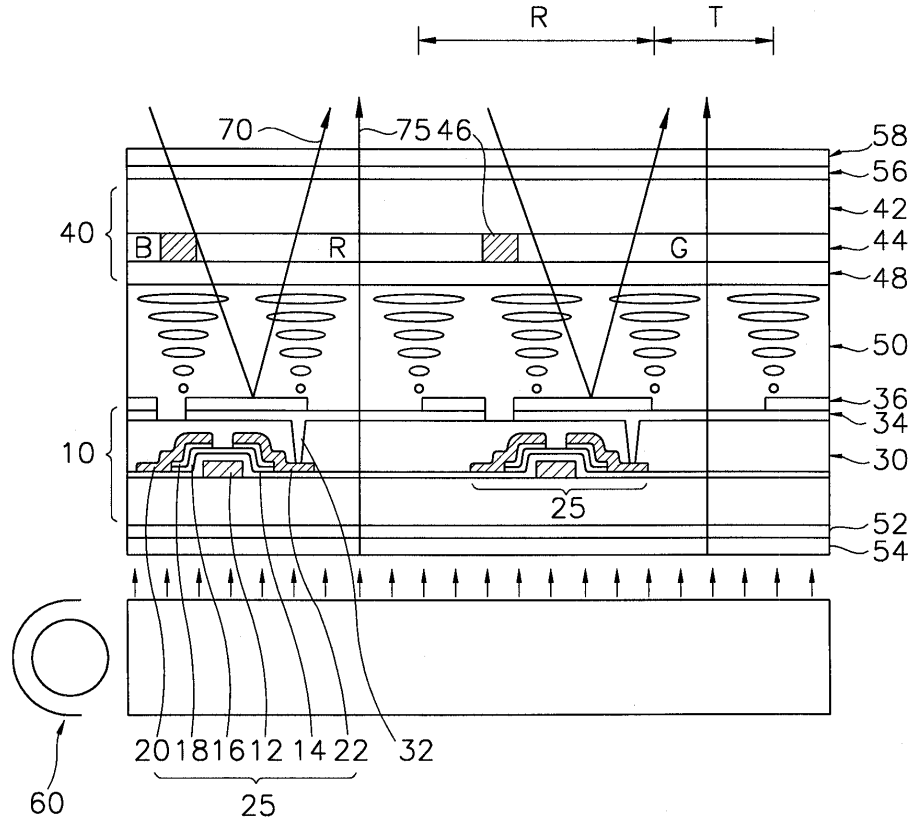
- <1> 도 1은 종래의 반투과형 액정표시장치의 단면도이다.
- <2> 도 2a 및 도 2b는 도 1의 반투과형 액정표시장치에 있어서 반사 모드의 동작 원리를 설명하기 위한 개략도들이다.
- <3> 도 3a 및 도 3b는 도 1의 반투과형 액정표시장치에 있어서 투과 모드의 동작 원리를 설명하기 위한 개략도들이다.
- <4> 도 4는 본 발명의 제1 실시예에 의한 반투과형 액정표시장치의 단면도이다.
- <5> 도 5는 도 4에 도시한 반투과막의 구조도이다.
- <6> 도 6a 및 도 6b는 도 4의 반투과형 액정표시장치에 적용할 수 있는 광 산란층의 위치를 설명하기 위한 단면도들이다.
- <7> 도 7a 및 도 7b는 일체형 반투과막을 적용한 도 4의 반투과형 액정표시장치에 있어서 반사 모드의 동작 원리를 설명하기 위한 개략도들이다.
- <8> 도 8a 및 도 8b는 일체형 반투과막을 적용한 도 4의 반투과형 액정표시장치에 있어서 투과 모드의 동작 원리를 설명하기 위한 개략도들이다.
- <9> 도 9a 및 도 9b는 분리형 반투과막을 적용한 도 4의 반투과형 액정표시장치에 있어서 반사 모드의 동작 원리를 설명하기 위한 개략도들이다.
- <10> 도 10a 및 도 10b는 분리형 반투과막을 적용한 도 4의 반투과형 액정표시장치에 있어서 투과 모드의 동작 원리를 설명하기 위한 단면도들이다.
- <11> 도 11은 본 발명의 제2 실시예에 의한 반투과형 액정표시장치의 단면도이다.
- <12> 도 12는 본 발명의 제3 실시예에 의한 반투과형 액정표시장치의 단면도이다.
- <13> 도 13은 본 발명의 제4 실시예에 의한 반투과형 액정표시장치의 분해 사시도이다.
- <14> 도 14는 도 13에 도시한 제1 기관의 평면도이다.
- <15> <도면의 주요 부분에 대한 부호의 설명>
- | | |
|----------------------------------|------------------------|
| <16> 110, 200, 300, 412a : 제1 기관 | |
| <17> 130, 250, 350, 412b : 제2 기관 | |
| <18> 115 : 제1 전극 | 135 : 제2 전극 |
| <19> 150, 260, 360 : 액정층 | 210, 310 : 제1 절연 기관 |
| <20> 252, 352 : 제2 절연 기관 | 254, 354 : 컬러 필터 |
| <21> 225, 325 : 박막 트랜지스터 | 258, 358 : 투명 공통 전극 |
| <22> 155, 262, 362, 480 : 제1 편광판 | |
| <23> 160, 264, 364, 495 : 반투과막 | |
| <24> 165, 266, 366 : 제2 편광판 | 256, 356 : 블랙 매트릭스 |
| <25> 180, 280, 380 : 반사광 경로 | 185, 285, 385 : 투과광 경로 |

<26>

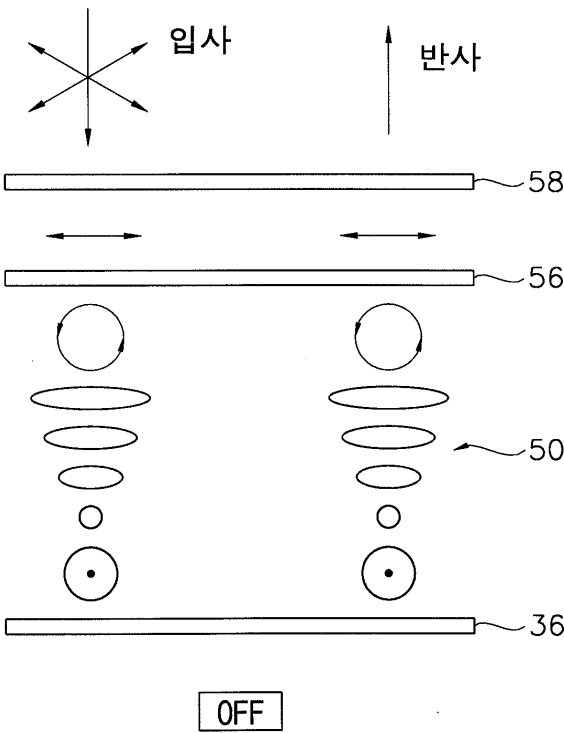
170, 270, 370, 490 : 백라이트 168 : 산란층

도면

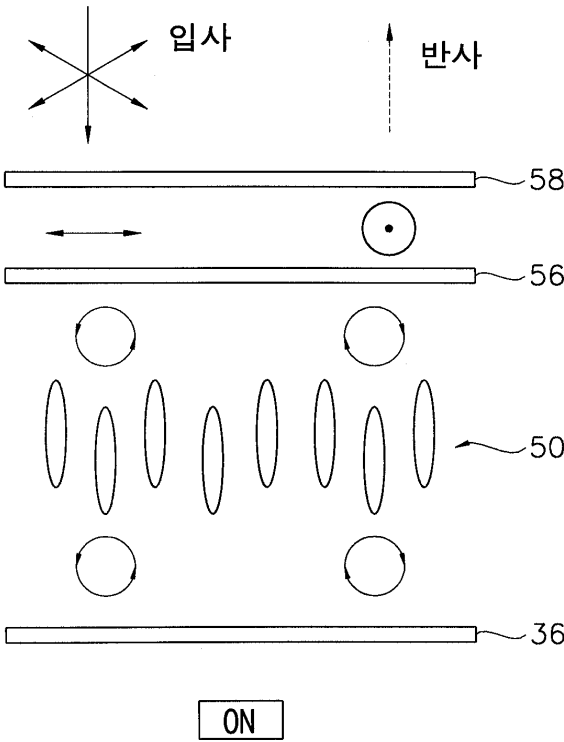
도면1



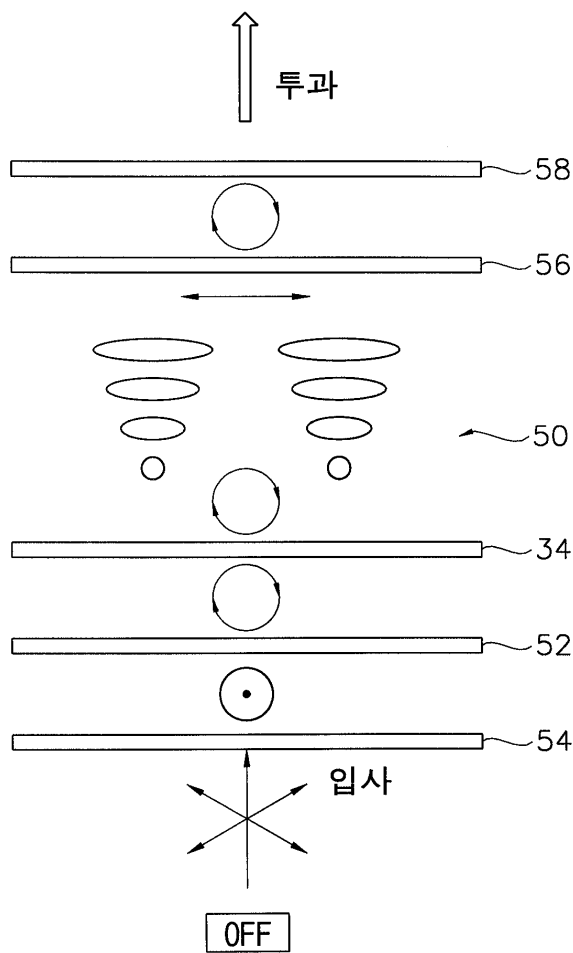
도면2a



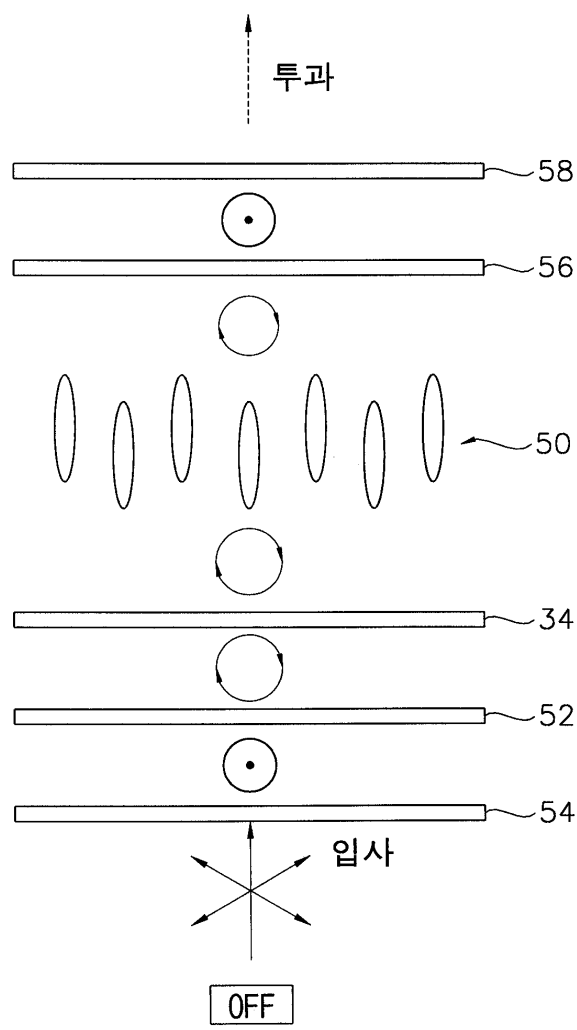
도면2b



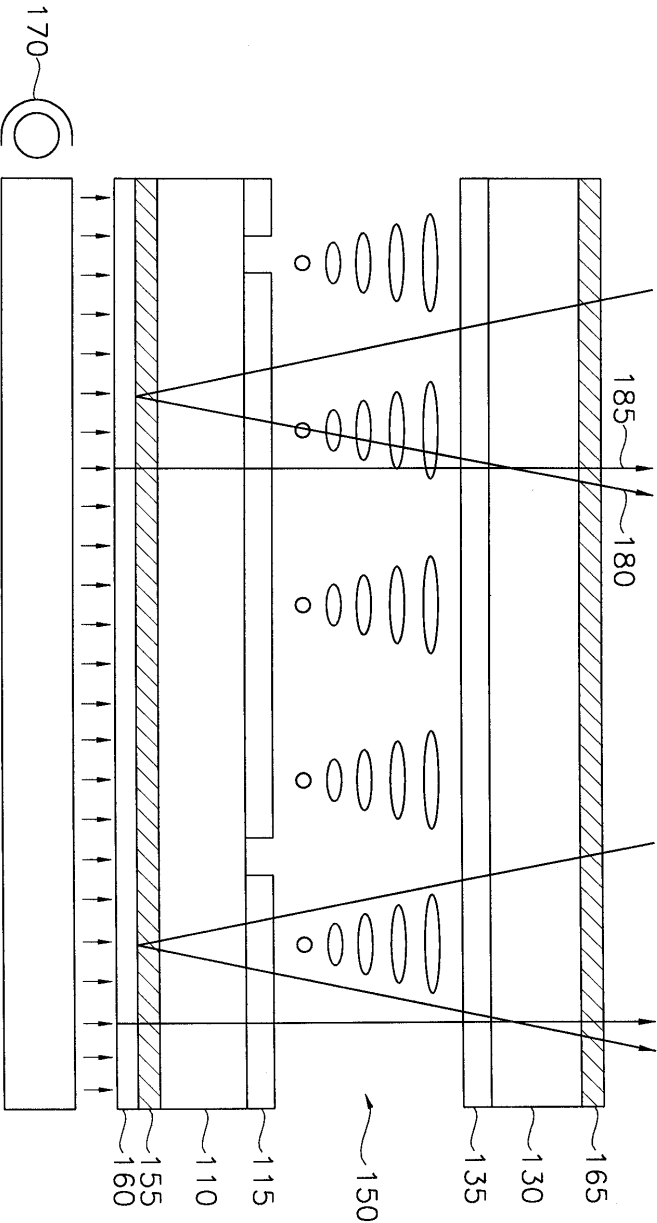
도면3a



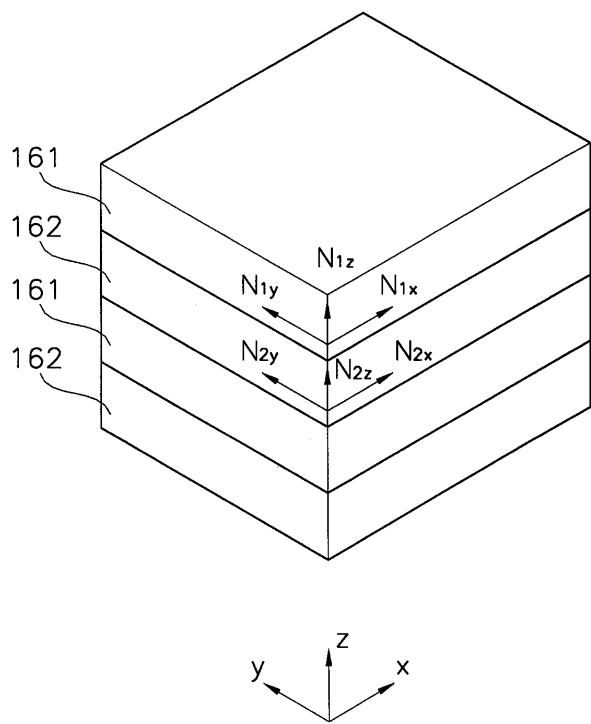
도면3b



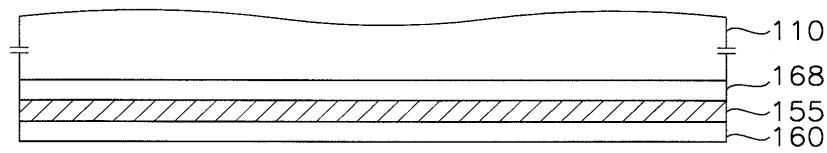
도면4



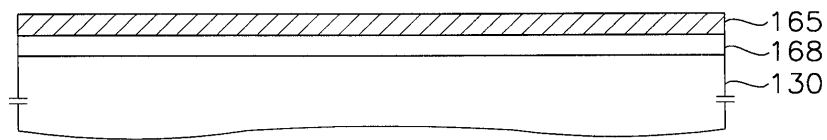
도면5



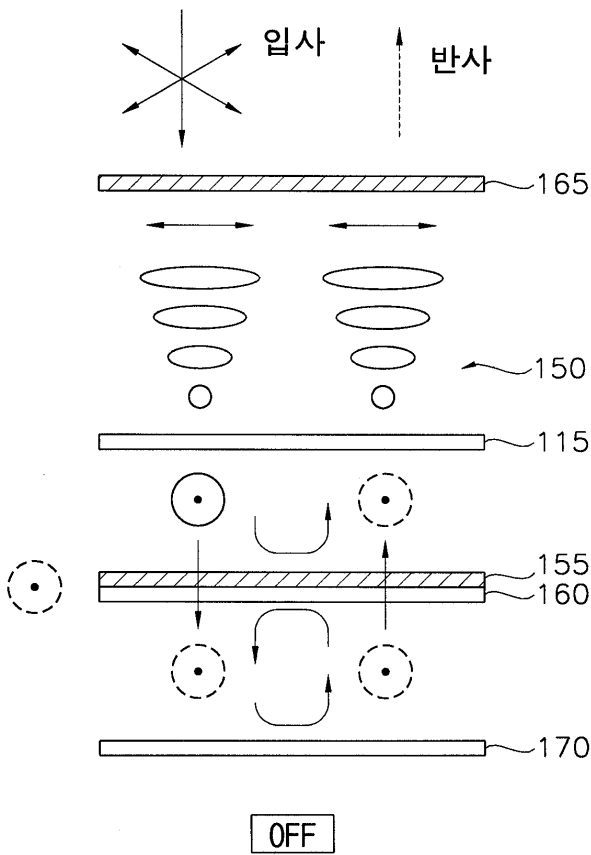
도면6a



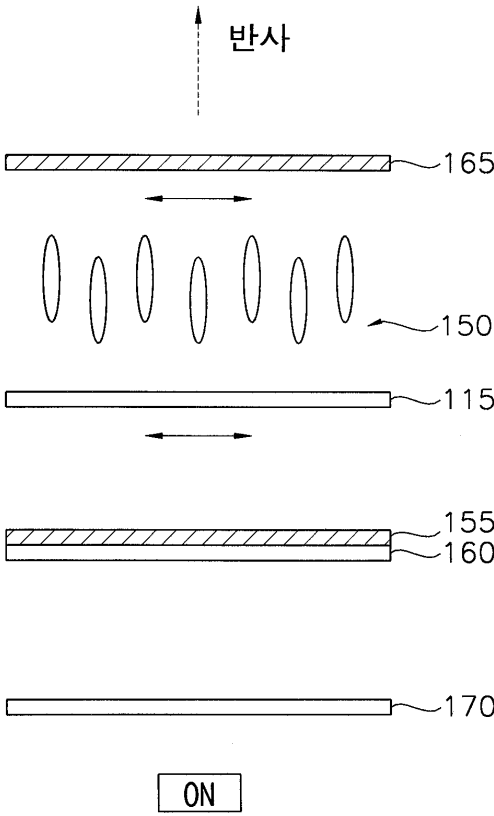
도면6b



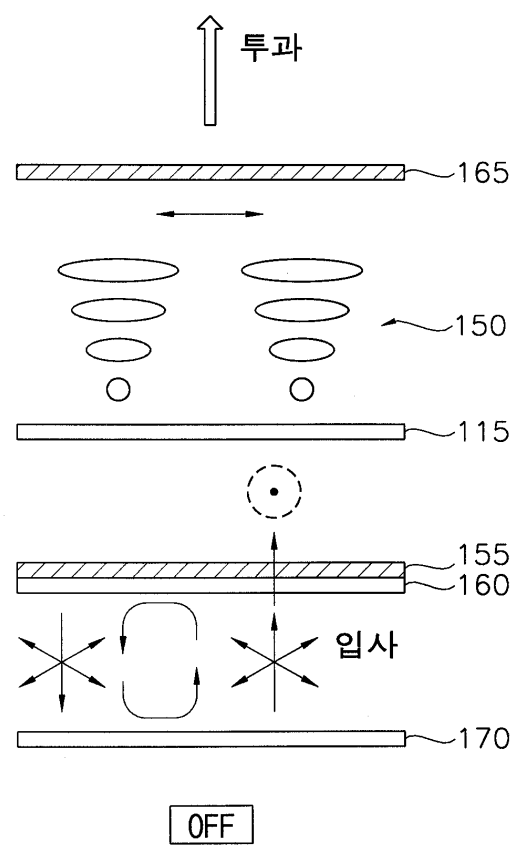
도면7a



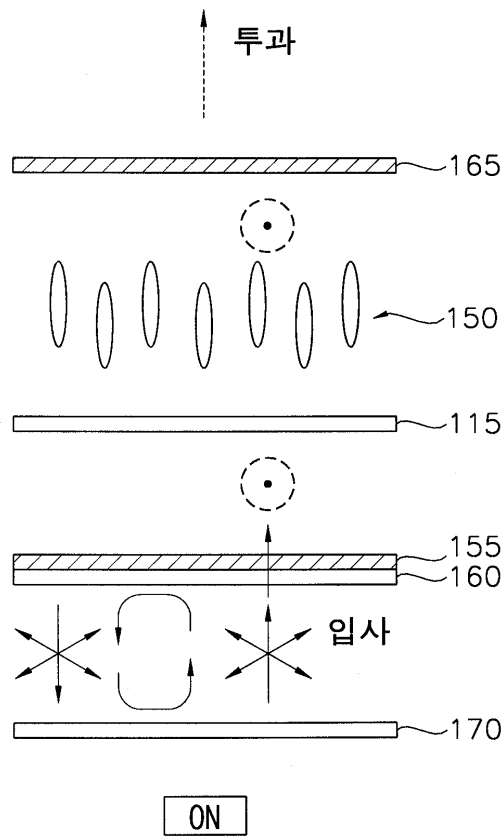
도면7b



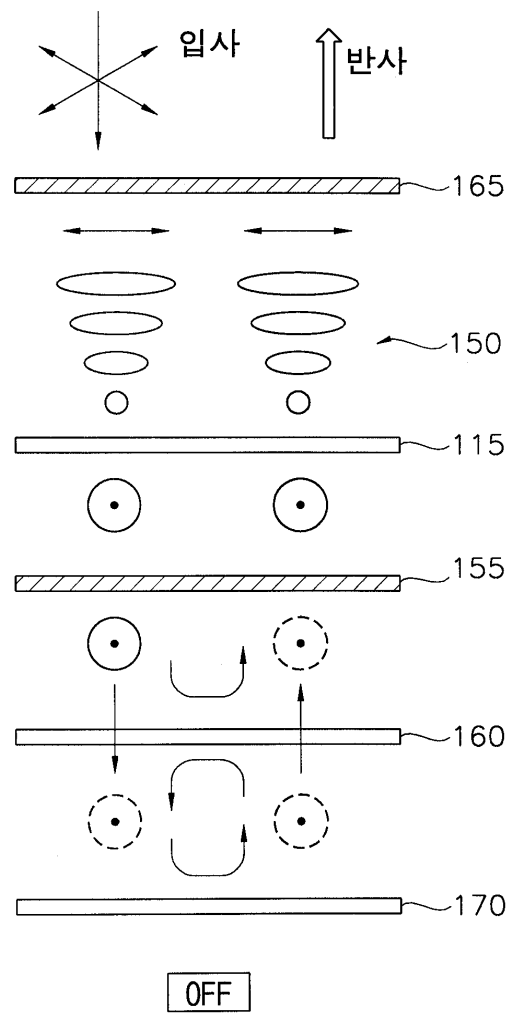
도면8a



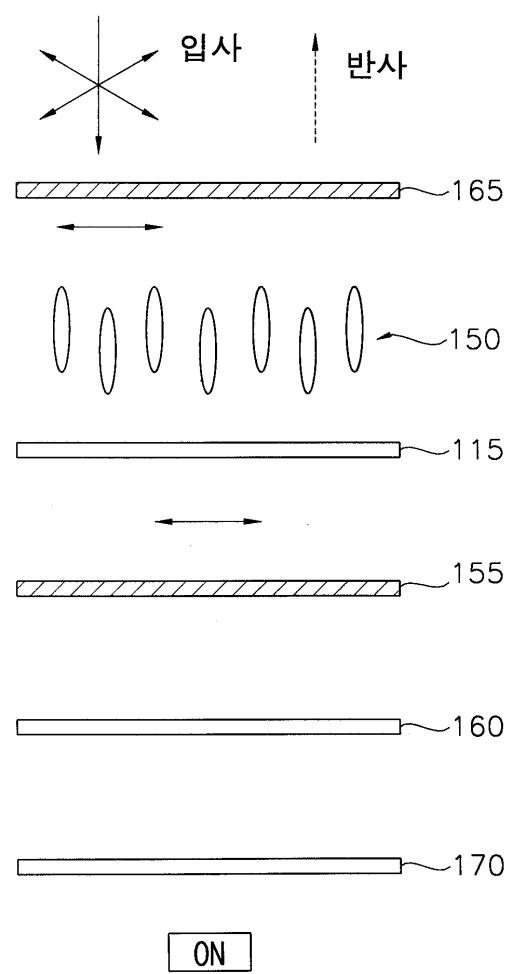
도면8b



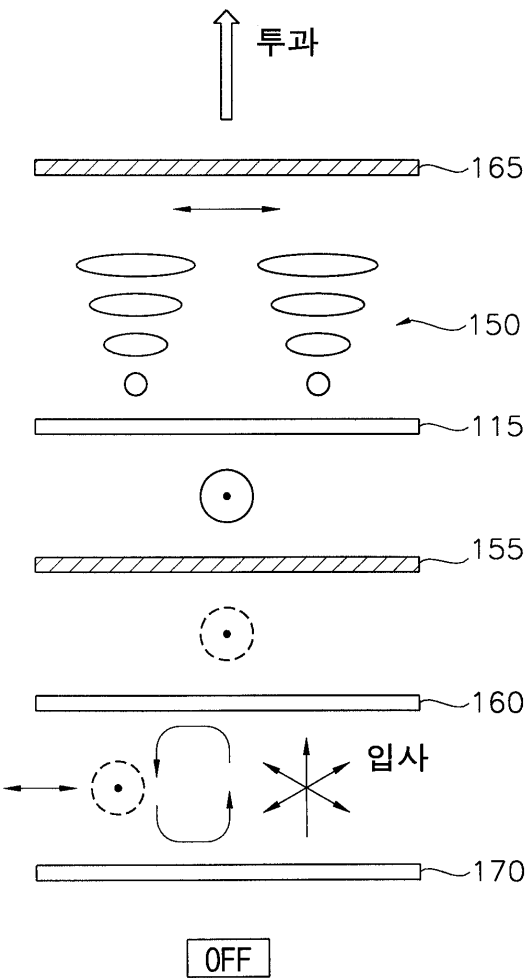
도면9a



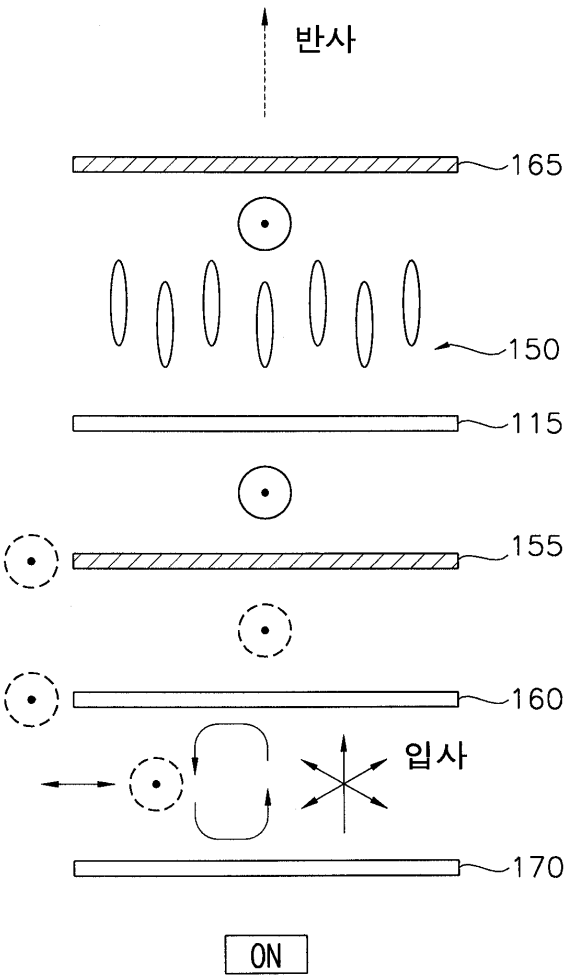
도면9b



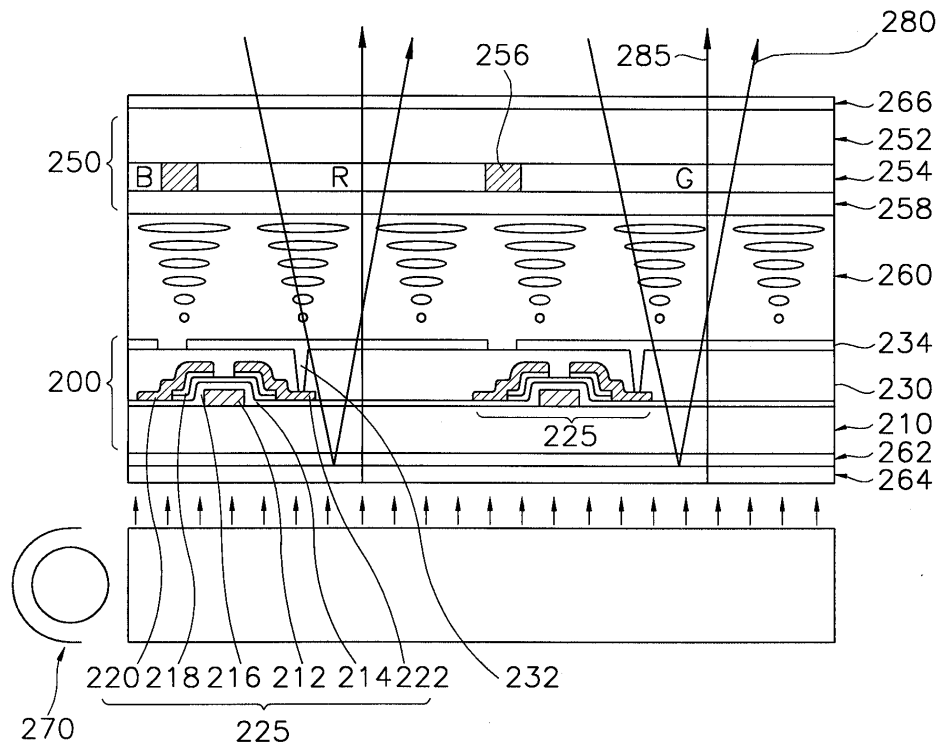
도면10a



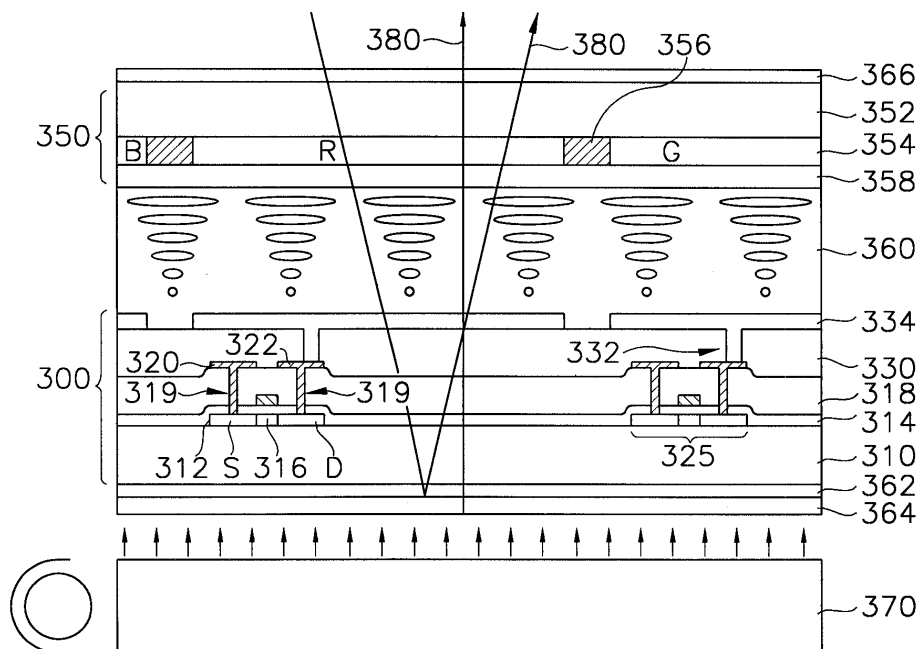
도면10b



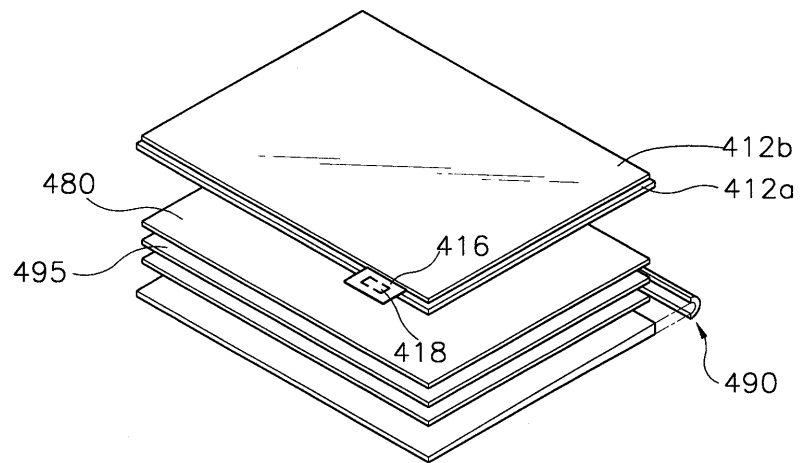
도면11



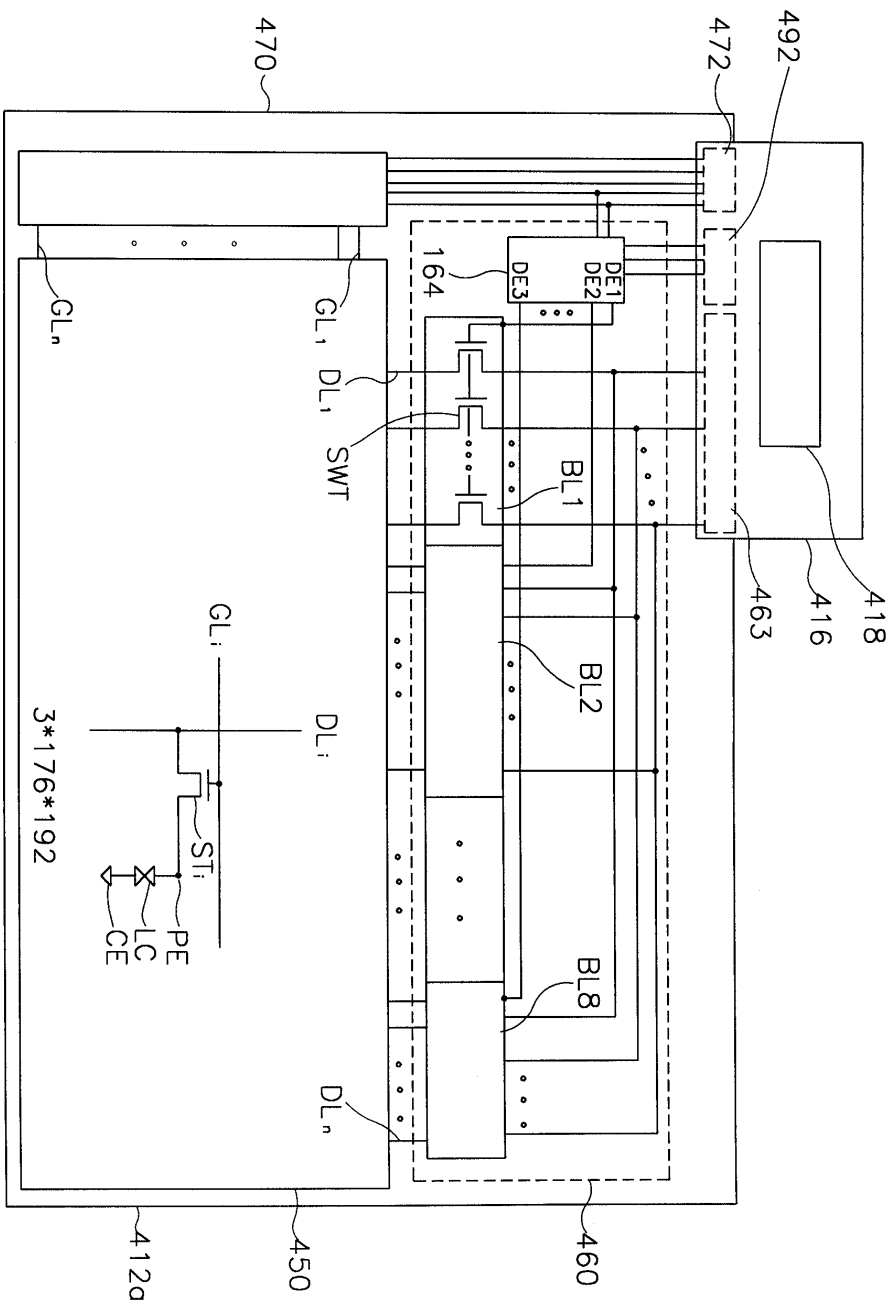
도면12



도면13



도면14



专利名称(译)	透反液晶显示器		
公开(公告)号	KR100917015B1	公开(公告)日	2009-09-10
申请号	KR1020020039499	申请日	2002-07-08
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子有限公司		
当前申请(专利权)人(译)	三星电子有限公司		
[标]发明人	YOON JONGSOO 윤종수 LEE DONGHO 이동호		
发明人	윤종수 이동호		
IPC分类号	G02F1/1335		
CPC分类号	G02F1/133555 G02F1/13362 G02F2203/09 G02F2203/03		
代理人(译)	英西湖公园		
其他公开文献	KR1020040005187A		
外部链接	Espacenet		

摘要(译)

公开了一种半透射型液晶显示装置。该装置包括第一基板;第二基板定位成使得其一侧面向第一基板;在第一基板和第二基板之间形成液晶层;形成在第一基板的后表面上的第一偏振器;第二偏振器形成在与第二基板的一侧相对的另一侧上;背光设置在第一偏振器后面;并且透明的半透射膜形成在第一偏振器和背光之间,以反射入射光的一部分并透射一部分入射光。由于入射光的一定部分通过半透膜和背光之间的再生过程连续透射半透膜,因此可以提高透射率并且可以提高光效率。

