

(19)



(11) Veröffentlichungsnummer:

(11) Publication number:

EP 1 433 157 A2

(11) Numéro de publication:

Internationale Anmeldung veröffentlicht durch die  
Weltorganisation für geistiges Eigentum unter der Nummer:

WO2003/030137 (Art. 153(3) EPÜ).

International application published by the World  
Intellectual Property Organization under number:

WO2003/030137 (Art. 153(3) EPC).

Demande internationale publiée par l'Organisation  
Mondiale de la Propriété Intellectuelle sous le numéro:

WO2003/030137 (art. 153(3) CBE).

专利名称(译)	矩阵寻址方法和电路，以及液晶显示装置		
公开(公告)号	<a href="#">EP1433157A2</a>	公开(公告)日	2004-06-30
申请号	EP2002760515	申请日	2002-09-27
[标]申请(专利权)人(译)	皇家飞利浦电子股份有限公司		
申请(专利权)人(译)	皇家飞利浦电子N.V.		
当前申请(专利权)人(译)	皇家飞利浦电子N.V.		
[标]发明人	YAMASHITA MASAKATSU IKEHARA MASAYUKI		
发明人	YAMASHITA, MASAKATSU IKEHARA, MASAYUKI		
IPC分类号	G02F1/133 G09G3/20 G09G3/36		
CPC分类号	G09G3/3614 G09G2330/021		
代理机构(译)	RAAP，雅迪尔ADRIAAN		
优先权	2001302580 2001-09-28 JP		
外部链接	<a href="#">Espacenet</a>		

#### 摘要(译)

本发明旨在降低功耗而不牺牲现有技术中交替驱动方法的优点。一种矩阵寻址电路，用于交替驱动以矩阵排列的像素，其中：使得在显示屏的水平方向上延伸的多个行电极对于要显示的图像的每个水平扫描周期选择性地有效；在显示屏的垂直方向上延伸的多个列电极被施加有响应于图像的相应像素电压并且对应于水平扫描周期，而像素电压具有对图像的每个帧周期交替的极性；像素电压具有在帧周期内的显示区域中在空间上垂直方向交替的极性。该矩阵寻址电路包括：时序操作装置（30,40），用于在时间序列上连续排序一个行电极的像素电压的施加定时和另一个行电极的像素电压的施加定时，该像素另一个行电极的电压与一个行电极的像素电压的极性相同；和行驱动装置（30,60），用于响应于一个和另一个行电极的像素电压的每个施加定时激活相应的行电极。