

(19)



(11) Veröffentlichungsnummer:

(11) Publication number:

EP 1 430 469 A2

(11) Numéro de publication:

Internationale Anmeldung veröffentlicht durch die
Weltorganisation für geistiges Eigentum unter der Nummer:

WO2003/019509 (Art. 153(3) EPÜ).

International application published by the World
Intellectual Property Organization under number:

WO2003/019509 (Art. 153(3) EPC).

Demande internationale publiée par l'Organisation
Mondiale de la Propriété Intellectuelle sous le numéro:

WO2003/019509 (art. 153(3) CBE).

专利名称(译)	具有串扰减少的矩阵显示设备		
公开(公告)号	EP1430469A2	公开(公告)日	2004-06-23
申请号	EP2002758710	申请日	2002-08-19
[标]申请(专利权)人(译)	皇家飞利浦电子股份有限公司		
申请(专利权)人(译)	皇家飞利浦电子N.V.		
当前申请(专利权)人(译)	皇家飞利浦电子N.V.		
[标]发明人	HECTOR JASON R CHILDS MARK J		
发明人	HECTOR, JASON, R. CHILDS, MARK, J.		
IPC分类号	G02F1/1343 G02F1/133 G09G3/20 G09G3/36		
CPC分类号	G09G3/3648 G09G2320/0204 G09G2320/0247 G09G2320/029		
优先权	2001030807 2001-12-22 GB 2001020542 2001-08-24 GB		
外部链接	Espacenet		

摘要(译)

矩阵显示设备 (60) 包括像素阵列, 用于使用反转驱动方案响应于驱动信号电压产生显示输出。通过将两个像素 (31) 并联连接在一起校正显示伪像, 尤其是闪烁, 所述两个像素 (31) 先前用相反极性的相应驱动信号电压寻址, 并测量由存储在两个像素上的电荷差异引起的残余电压。到像素中存在的DC偏移。测量的电压用于修改像素的后续驱动信号电压, 以便减小测量的电压, 即朝向零, 从而减少由像素中的DC偏移引起的显示假象。本发明特别适用于透射型液晶显示装置。