

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2009-134299

(P2009-134299A)

(43) 公開日 平成21年6月18日(2009.6.18)

(51) Int.Cl.	F I	テーマコード (参考)
G09G 3/36 (2006.01)	G09G 3/36	2H093
G09G 3/34 (2006.01)	G09G 3/34 J	5C006
G09G 3/20 (2006.01)	G09G 3/20 642L	5C058
G02F 1/133 (2006.01)	G09G 3/20 641R	5C060
H04N 5/66 (2006.01)	G09G 3/20 611E	5C080

審査請求 有 請求項の数 4 O L (全 29 頁) 最終頁に続く

(21) 出願番号 特願2009-111 (P2009-111)
 (22) 出願日 平成21年1月5日(2009.1.5)
 (62) 分割の表示 特願2004-212563 (P2004-212563)の分割
 原出願日 平成16年7月21日(2004.7.21)

(71) 出願人 000002185
 ソニー株式会社
 東京都港区港南1丁目7番1号
 (74) 代理人 100082131
 弁理士 稲本 義雄
 (74) 代理人 100121131
 弁理士 西川 孝
 (72) 発明者 黒木 義彦
 東京都港区港南1丁目7番1号 ソニー株式会社内
 Fターム(参考) 2H093 NC21 NC29 NC50 NC65 ND17
 ND32 ND58 NE06 NH16 NH18

最終頁に続く

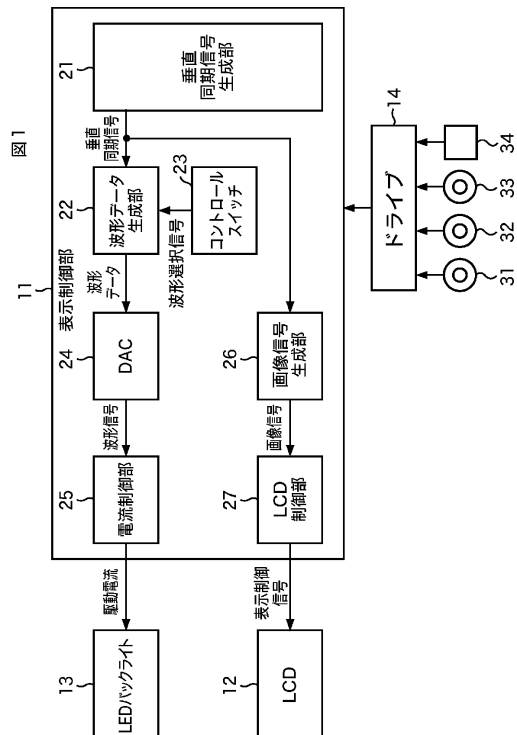
(54) 【発明の名称】 表示装置および方法、記録媒体、並びにプログラム

(57) 【要約】

【課題】いわゆるホールド型の表示装置において、より少ないフレームレートで、動きボケおよびジャークネスが知覚されにくい画像を表示させる。

【解決手段】LCD 1 2 において、フレームの期間のそれぞれにおいて、画面の各画素の表示が維持される。表示制御部 1 1 は、フレームの期間のそれぞれにおいて、画面の輝度を時間的に連続的に増加させるか、または画面の輝度を時間的に連続的に減少させるようにLCD 1 2 の表示を制御する。本発明は、表示装置に適用できる。

【選択図】 図 1



【特許請求の範囲】**【請求項 1】**

フレームの期間のそれぞれにおいて、画面の各画素の表示が維持される表示手段と、明るさの変化に応じた、3原色の光のそれぞれに対する人の眼の感度の変化を打ち消すように、人間の眼の分光視感効率を基に、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させる特性を定める特性値であって、3原色の光のそれぞれの特性値を補正する補正手段を含み、

補正された前記特性値を基に、前記フレームの期間のそれぞれにおいて、3原色の光源のそれぞれの輝度を、時間的に連続的に増加させるか、または時間的に連続的に減少させることによって、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させるように前記表示手段の表示を制御する表示制御手段とを含む表示装置。

10

【請求項 2】

フレームの期間のそれぞれにおいて、画面の各画素の表示が維持される表示装置が、明るさの変化に応じた、3原色の光のそれぞれに対する人の眼の感度の変化を打ち消すように、人間の眼の分光視感効率を基に、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させる特性を定める特性値であって、3原色の光のそれぞれの特性値を補正し、

補正された前記特性値を基に、前記フレームの期間のそれぞれにおいて、3原色の光源のそれぞれの輝度を、時間的に連続的に増加させるか、または時間的に連続的に減少させることによって、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させるように表示を制御するステップを含む表示方法。

20

【請求項 3】

フレームの期間のそれぞれにおいて、画面の各画素の表示が維持される表示装置を制御するコンピュータに、

明るさの変化に応じた、3原色の光のそれぞれに対する人の眼の感度の変化を打ち消すように、人間の眼の分光視感効率を基に、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させる特性を定める特性値であって、3原色の光のそれぞれの特性値を補正し、

30

補正された前記特性値を基に、前記フレームの期間のそれぞれにおいて、3原色の光源のそれぞれの輝度を、時間的に連続的に増加させるか、または時間的に連続的に減少させることによって、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させるように表示を制御するステップを

含む処理を実行させるためのプログラムが記録されている記録媒体。

【請求項 4】

フレームの期間のそれぞれにおいて、画面の各画素の表示が維持される表示装置を制御するコンピュータに、

明るさの変化に応じた、3原色の光のそれぞれに対する人の眼の感度の変化を打ち消すように、人間の眼の分光視感効率を基に、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させる特性を定める特性値であって、3原色の光のそれぞれの特性値を補正し、

40

補正された前記特性値を基に、前記フレームの期間のそれぞれにおいて、3原色の光源のそれぞれの輝度を、時間的に連続的に増加させるか、または時間的に連続的に減少させることによって、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させるように表示を制御するステップを

含む処理を実行させるためのプログラム。

【発明の詳細な説明】**【技術分野】****【0001】**

50

本発明は表示装置および方法、記録媒体、並びにプログラムに関し、特に、動画像の表示に適した表示装置および方法、記録媒体、並びにプログラムに関する。

【背景技術】

【0002】

従来のNTSC (National Television System Committee) 方式またはHD (High Definition television) 方式の表示装置における、1秒間に表示されるフレーム (フィールド) の数は、60フレームである (より正確には毎秒59.94フレームである)。

【0003】

以下、1秒間に表示されるフレームの数を、フレームレートと称する。

【0004】

また、PAL (Phase Alternating by Line) 方式の表示装置におけるフレームレートは、毎秒50フレームである。さらに、映画におけるフレームレートは、毎秒24フレームである。

【0005】

毎秒60フレーム乃至毎秒24フレームで表示される画像において、動画ボケ (blur) (motion blur) またはジャーキネス (jerkiness) といった動画像の画質劣化が生じる。特に、表示が各フレームの期間中保持される、いわゆるホールド型の表示装置において、動画ボケの発生が顕著である。

【0006】

従来、以前の表示データとの比較により、変化がある画素には、変化量以上に強調した表示データを書込み、当初の表示データに対応する値以上に変化させ、この時の液晶の光学応答に基づいて、複数の領域をもつ照明装置の各領域毎に光源の点灯時期及び点灯時間を制御するようにしているものもある (例えば、特許文献1参照)。

【0007】

また、赤色、緑色、および青色発光の蛍光体膜を有する蛍光ランプを点灯回路によりパルス幅変調点灯させて調光し、液晶パネルに映像信号を書き込み、蛍光ランプを液晶パネルのバックライトとして機能させることで映像を表示する液晶表示装置であって、蛍光ランプに、光量が消灯後に点灯時の10分の1になる時間が1ミリ秒以下である緑色発光の蛍光体膜を設けた液晶表示装置もある (例えば、特許文献2参照)。

【先行技術文献】

【特許文献】

【0008】

【特許文献1】特開2001-125067号公報

【0009】

【特許文献2】特開2002-105447号公報

【発明の概要】

【発明が解決しようとする課題】

【0010】

ホールド型の表示装置である直視型または反射型LCD表示装置において、表示画面上において移動する画像 (画像オブジェクト) を表示した場合、動画ボケが知覚される。この動画ボケは、表示画面上において移動する画像 (画像オブジェクト) に目を追従させる追従視において網膜スリップ (Retinal slip) (視覚情報処理ハンドブック、日本視覚学会編、朝倉書店、393頁) と称される、網膜上に結像される像のずれにより生じる。毎秒60フレーム以下のフレームレートによって表示される、動いている画像オブジェクトを含む一般の画像からは、多くの動きボケが知覚される。

【0011】

このような動きボケをより少なくするために、1つのフレームが表示される時間に比較して、より短い時間でパルス状 (時間に対して矩形波状) に発光させることも考えられている。しかしながら、このような表示をさせると、視線 (視点) を固定して表示された画像を見る固定視において、動きの速い画像オブジェクトに対して画像の動きが離散的に見

10

20

30

40

50

える（ぎくしゃくして見える）ジャーキネスが知覚される。

【0012】

本発明はこのような状況に鑑みてなされたものであり、表示が各フレームの期間中保持される、いわゆるホールド型の表示装置において、より少ないフレームレートで、動きボケおよびジャーキネスが知覚されにくい画像を表示させることを目的とする。

【課題を解決するための手段】

【0013】

本発明の一側面の表示装置は、フレームの期間のそれぞれにおいて、画面の各画素の表示が維持される表示手段と、明るさの変化に応じた、3原色の光のそれぞれに対する人の眼の感度の変化を打ち消すように、人間の眼の分光視感効率を基に、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させる特性を定める特性値であって、3原色の光のそれぞれの特性値を補正する補正手段を含み、補正された前記特性値を基に、前記フレームの期間のそれぞれにおいて、3原色の光源のそれぞれの輝度を、時間的に連続的に増加させるか、または時間的に連続的に減少させることによって、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させるように前記表示手段の表示を制御する表示制御手段とを含む。

10

【0014】

本発明の一側面の表示方法は、フレームの期間のそれぞれにおいて、画面の各画素の表示が維持される表示装置が、明るさの変化に応じた、3原色の光のそれぞれに対する人の眼の感度の変化を打ち消すように、人間の眼の分光視感効率を基に、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させる特性を定める特性値であって、3原色の光のそれぞれの特性値を補正し、補正された前記特性値を基に、前記フレームの期間のそれぞれにおいて、3原色の光源のそれぞれの輝度を、時間的に連続的に増加させるか、または時間的に連続的に減少させることによって、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させるように表示を制御するステップを含む。

20

【0015】

本発明の一側面の記録媒体のプログラム、またはプログラムは、フレームの期間のそれぞれにおいて、画面の各画素の表示が維持される表示装置を制御するコンピュータに、明るさの変化に応じた、3原色の光のそれぞれに対する人の眼の感度の変化を打ち消すように、人間の眼の分光視感効率を基に、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させる特性を定める特性値であって、3原色の光のそれぞれの特性値を補正し、補正された前記特性値を基に、前記フレームの期間のそれぞれにおいて、3原色の光源のそれぞれの輝度を、時間的に連続的に増加させるか、または時間的に連続的に減少させることによって、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させるように表示を制御するステップを含む処理を実行させる。

30

【0016】

本発明においては、明るさの変化に応じた、3原色の光のそれぞれに対する人の眼の感度の変化を打ち消すように、人間の眼の分光視感効率を基に、画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させる特性を定める特性値であって、3原色の光のそれぞれの特性値が補正され、補正された前記特性値を基に、フレームの期間のそれぞれにおいて、3原色の光源のそれぞれの輝度を、時間的に連続的に増加させるか、または時間的に連続的に減少させることによって、前記画面の輝度を時間的に連続的に増加させるか、または前記画面の輝度を時間的に連続的に減少させるように表示が制御される。

40

【0017】

表示装置は、独立した装置であっても良いし、例えば、情報処理装置の表示を行うブロックであっても良い。

50

【発明の効果】

【0018】

以上のように、本発明によれば、画像を表示することができる。

【0019】

また、本発明によれば、いわゆるホールド型の表示装置において、より少ないフレームレートで、動きボケおよびジャーキネスが知覚されにくい画像を表示させることができる。

【図面の簡単な説明】

【0020】

【図1】本発明に係る表示装置の一実施の形態の構成を示すブロック図である。

10

【図2】輝度制御の処理を説明するフローチャートである。

【図3】波形信号の例を示す図である。

【図4】波形信号の例を示す図である。

【図5】波形信号の例を示す図である。

【図6】波形信号生成回路の構成の例を示す図である。

【図7】入力信号 $V_i(t)$ の例を示す図である。

【図8】出力信号 $V_o(t)$ の例を示す図である。

【図9】出力信号 $V_o(t)$ のより詳細な例を説明する図である。

【図10】整流信号 $V_s(t)$ の例を示す図である。

【図11】本発明に係る表示装置の一実施の形態の他の構成を示すブロック図である。

20

【図12】輝度制御の他の処理を説明するフローチャートである。

【図13】本発明に係る表示装置の一実施の形態のさらに他の構成を示すブロック図である。

【図14】本発明に係る表示装置の一実施の形態のさらに他の構成を示すブロック図である。

【図15】分光視感効率データの例を示す図である。

【図16】本発明に係る表示装置の一実施の形態のさらに他の構成を示すブロック図である。

【図17】本発明に係る表示装置の一実施の形態のさらに他の構成を示すブロック図である。

30

【発明を実施するための形態】

【0021】

図1は、本発明に係る表示装置の一実施の形態の構成を示すブロック図である。表示制御部11は、表示デバイスの一例であるLCD(Liquid Crystal Display)12の表示を制御すると共に、表示デバイスに光を供給する光源の一例であるLED(Light Emitting Diode)バックライト13の発光を制御する。表示制御部11は、ASIC(Application Specific Integrated Circuit)などで構成される専用回路、FPGA(Field Programmable Gate Array)などのプログラマブルLSI、または制御プログラムを実行する汎用のマイクロプロセッサなどで実現される。

【0022】

40

LCD12は、表示制御部11の制御の基に、画像を表示する。LEDバックライト13は、1または複数のLEDからなり、表示制御部11の制御の基に、発光する。

【0023】

例えば、LEDバックライト13は、赤い光を放射する1または複数の赤色LED、緑の光を放射する1または複数の緑色LED、および青い光を放射する1または複数の青色LEDからなる。また、例えば、LEDバックライト13は、赤、緑、および青を含む白い光を放射する1または複数の白色LEDで構成するようにしてもよい。

【0024】

LEDバックライト13から放射された光は、図示せぬ拡散フィルムなどにより均一に拡散されて、LCD12を介して、LCD12を見ている人の眼に入射される。

50

【 0 0 2 5 】

言い換えれば、LCD 1 2 の各画素は、LEDバックライト 1 3 から入射された光のうち、所定の強さの（所定の割合の）、所定の波長の光（色の光）を通過させる。LCD 1 2 の各画素を通過した、所定の強さの色の光が、LCD 1 2 を見ている人の目に入射されるので、LCD 1 2 を見ている人は、LCD 1 2 に表示された画像を知覚する。

【 0 0 2 6 】

表示制御部 1 1 は、垂直同期信号生成部 2 1、波形データ生成部 2 2、コントロールスイッチ 2 3、DAC (Digital to Analog Converter) 2 4、電流制御部 2 5、画像信号生成部 2 6、およびLCD制御部 2 7を含む。

【 0 0 2 7 】

垂直同期信号生成部 2 1 は、表示される動画像の各フレームに同期させるための垂直同期信号を生成して、生成した垂直同期信号を波形データ生成部 2 2 および画像信号生成部 2 6 に供給する。波形データ生成部 2 2 は、コントロールスイッチ 2 3 から供給された、波形の選択を指示する波形選択信号を基に、垂直同期信号に同期して、LEDバックライト 1 3 の輝度を指示する波形データを生成する。例えば、波形データ生成部 2 2 は、LEDバックライト 1 3 の輝度を時間的に連続的に変化させる波形データを生成する。例えば、波形データ生成部 2 2 は、LEDバックライト 1 3 の輝度を時間的に一定とする波形データを生成する。波形データ生成部 2 2 は、生成した波形データをDAC 2 4 に供給する。

10

【 0 0 2 8 】

例えば、波形データ生成部 2 2 は、時間の経過に対応する、予め算出された波形データの値を記憶し、フレームの開始時刻からの時間の経過に応じて、予め記憶されている波形データの値を順に出力することにより、波形データを生成する。

20

【 0 0 2 9 】

また、波形データ生成部 2 2 は、時間の経過に対応する、波形データの値を記述する演算式を記憶し、フレームの開始時刻からの時間の経過に応じて、記憶している演算式を基に、波形データの値を算出することにより、波形データを生成するようにしても良い。

【 0 0 3 0 】

コントロールスイッチ 2 3 は、ユーザにより操作され、ユーザの操作に応じた波形選択信号を波形データ生成部 2 2 に供給する。例えば、コントロールスイッチ 2 3 は、ユーザの操作に応じて、LEDバックライト 1 3 の輝度を時間的に一定とする波形の選択を指示する波形選択信号を波形データ生成部 2 2 に供給するか、またはLEDバックライト 1 3 の輝度を時間的に連続的に変化させる波形の選択を指示する波形選択信号を波形データ生成部 2 2 に供給する。

30

【 0 0 3 1 】

DAC 2 4 は、波形データ生成部 2 2 から供給された、デジタルデータである波形データをデジタル/アナログ変換する。すなわち、DAC 2 4 は、デジタルデータである波形データにデジタル/アナログ変換を適用して、これにより得られた、電圧のアナログ信号である波形信号を電流制御部 2 5 に供給する。DAC 2 4 から出力される波形信号の電圧値は、DAC 2 4 に入力される波形データの値に対応している。

40

【 0 0 3 2 】

電流制御部 2 5 は、DAC 2 4 から供給された、電圧のアナログ信号である波形信号を、駆動電流に変換して、変換された駆動電流をLEDバックライト 1 3 に供給する。電流制御部 2 5 からLEDバックライト 1 3 に供給される駆動電流の電流値は、電流制御部 2 5 に入力される波形信号の電圧値に対応している。

【 0 0 3 3 】

駆動電流の電流値が増加した場合、LEDバックライト 1 3 は、より明るく発光し（輝度が増加し）、駆動電流の電流値が減少した場合、LEDバックライト 1 3 は、より暗く発光する（輝度が低下する）。

【 0 0 3 4 】

すなわち、波形データ生成部 2 2 から出力される波形データによって、LEDバックライ

50

ト 1 3 の輝度が変化する。例えば、波形データ生成部 2 2 が、時間的に一定の値の波形データを出力した場合、LEDバックライト 1 3 は、時間的に一定の輝度で発光する。

【 0 0 3 5 】

一方、波形データ生成部 2 2 が、時間的に連続的に減少するか、または時間的に連続的に増加する波形データを出力した場合、LEDバックライト 1 3 は、時間的に連続的に輝度が減少するか、または時間的に連続的に輝度が増加するように発光する。

【 0 0 3 6 】

特に、波形データ生成部 2 2 が、垂直同期信号を基に、LCD 1 2 において、1つのフレームが表示される期間毎に、時間的に連続的に減少するか、または時間的に連続的に増加する波形データを出力した場合、LEDバックライト 1 3 は、1つのフレームが表示される期間毎に、時間的に連続的に輝度が減少するか、または時間的に連続的に輝度が増加するように発光する。

10

【 0 0 3 7 】

画像信号生成部 2 6 は、所定の画像を表示させるための画像信号を生成する。例えば、画像信号生成部 2 6 は、いわゆるコンピュータグラフィックスを表示させるための画像信号を生成するコンピュータグラフィックス映像信号生成装置である。

【 0 0 3 8 】

より詳細には、画像信号生成部 2 6 は、垂直同期信号生成部 2 1 から供給された、表示される動画の各フレームに同期させるための垂直同期信号に同期して、所定の画像を表示させるための画像信号を生成する。画像信号生成部 2 6 は、生成した画像信号をLCD制御部 2 7 に供給する。

20

【 0 0 3 9 】

LCD制御部 2 7 は、画像信号生成部 2 6 から供給された画像信号に基づき、LCD 1 2 に画像を表示させるための表示制御信号を生成して、生成した表示制御信号をLCD 1 2 に供給する。これにより、LCD 1 2 は、画像信号生成部 2 6 により生成された画像信号に対応した画像を表示する。

【 0 0 4 0 】

すなわち、画像信号生成部 2 6 が、垂直同期信号生成部 2 1 から供給された垂直同期信号に同期して、フレームを単位とした、所定の画像を表示させるための画像信号を生成すると、LCD 1 2 は、垂直同期信号に同期した、フレームを単位とした画像を表示する。一方、上述したように、波形データ生成部 2 2 が、垂直同期信号を基に、1つのフレームが表示される期間毎に、時間的に連続的に減少するか、または時間的に連続的に増加する波形データを出力すると、LEDバックライト 1 3 は、LCD 1 2 に表示されるフレームに同期して、1つのフレームが表示される期間毎に、時間的に連続的に輝度が減少するか、または時間的に連続的に輝度が増加するように発光する。

30

【 0 0 4 1 】

このようにすると、LCD 1 2 の各画素が、表示制御信号として供給される1つの画素値に基づいて、1つのフレームが表示される期間において、一定の割合の、一定の色の光を通過させても、LCD 1 2 に入射される光そのものが、1つのフレームの期間において、時間的に連続的に減少するか、または時間的に連続的に増加するので、LCD 1 2 を見ている人の目に入射される光の強さは、1つのフレームの期間において、時間的に連続的に減少するか、または時間的に連続的に増加する。

40

【 0 0 4 2 】

その結果、より少ないフレームレートで、動きのある画像オブジェクトが表示された場合であっても、LCD 1 2 を見ている人には、動きボケおよびジャーキネスが知覚されにくくなる。

【 0 0 4 3 】

ドライブ 1 4 は、必要に応じて、表示制御部 1 1 に接続され、装着された磁気ディスク 3 1、光ディスク 3 2、光磁気ディスク 3 3、または半導体メモリ 3 4 に記録されているプログラムまたはデータを読み出して、読み出したプログラムまたはデータを表示制御部

50

11に供給する。表示制御部11は、ドライブ14から供給されたプログラムを実行することができる。

【0044】

なお、表示制御部11は、図示せぬネットワークを介して、プログラムを取得するようにしてもよい。

【0045】

次に、図2のフローチャートを参照して、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる場合の、制御プログラムを実行する表示制御部11による輝度制御の処理を説明する。なお、以下のフローチャートを参照して説明する各ステップの処理は、実際には、並列に実行される。

10

【0046】

ステップS11において、垂直同期信号生成部21は、表示される動画像の各フレームに同期させるための垂直同期信号を生成する。例えば、ステップS11において、垂直同期信号生成部21は、毎秒24フレーム乃至毎秒500フレームからなる動画像の各フレームに同期させる垂直同期信号を生成する。

【0047】

ステップS12において、波形データ生成部22は、ユーザの操作に応じたコントロールスイッチ23から供給される波形選択信号を取得することにより、1つのフレームが表示される期間毎に、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる波形の選択の指示を取得する。

20

【0048】

ステップS13において、波形データ生成部22は、ステップS12の処理で取得した波形の選択の指示、およびステップS11の処理で生成された垂直同期信号を基に、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる波形データを生成する。

【0049】

例えば、波形データ生成部22は、フレーム毎に、1フレームの期間の25%の長さの期間において、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる波形データを生成する。より具体的には、例えば、毎秒500フレームからなる動画像を表示させる場合、1フレームの期間は2[ms]なので、波形データ生成部22は、フレーム毎に、1フレームの期間の25%の長さである500[μs]において、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる波形データを生成する。

30

【0050】

ステップS14において、DAC24は、波形データをデジタル/アナログ変換することにより、生成された波形データを基に、波形データに応じた波形信号を生成する。すなわち、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる波形データが生成された場合、ステップS14において、DAC24は、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる波形信号を生成する。

40

【0051】

ステップS15において、電流制御部25は、生成された波形信号を基に、駆動電流をLEDバックライト13に供給し、手続きは、ステップS11に戻り、上述した処理を繰り返す。より具体的には、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる波形信号が生成された場合、ステップS15において、電流制御部25は、フレームに同期し、1つのフレームが表示される期間毎に、LEDバックライト13の輝度を時間的に連続的に減少させるか、またはLEDバックライト13の輝度を時間的に連続的に増加させる駆動電流をLEDバックライト13に供給する。

50

【 0 0 5 2 】

駆動電流の電流値が増加すると、LEDバックライト 1 3 の輝度は増加し、駆動電流の電流値が減少すると、LEDバックライト 1 3 の輝度は減少する。フレームに同期し、1つのフレームが表示される期間毎に、LEDバックライト 1 3 の輝度を時間的に連続的に減少させる場合、電流制御部 2 5 は、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に電流値が減少する駆動電流をLEDバックライト 1 3 に供給する。同様に、フレームに同期し、1つのフレームが表示される期間毎に、LEDバックライト 1 3 の輝度を時間的に連続的に増加させる場合、電流制御部 2 5 は、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に電流値が増加する駆動電流をLEDバックライト 1 3 に供給する。

10

【 0 0 5 3 】

すなわち、例えば、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に輝度を減少させる波形信号は、電流制御部 2 5 に、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に電流値が減少する駆動電流をLEDバックライト 1 3 に供給させる。例えば、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に輝度を増加させる波形信号は、電流制御部 2 5 に、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に電流値が増加する駆動電流をLEDバックライト 1 3 に供給させる。

【 0 0 5 4 】

波形データ生成部 2 2 は、フレームに同期し、1つのフレームが表示される期間毎に、時間的に連続的に輝度を増加させる波形信号を生成するための波形データを生成する。

20

【 0 0 5 5 】

このようにすることで、より少ないフレームレートで、動きのある画像オブジェクトが表示された場合であっても、動きボケおよびジャーキネスが知覚されにくい画像を表示することができるようになる。

【 0 0 5 6 】

なお、輝度を時間的に一定とすることもできる。この場合、波形データ生成部 2 2 は、ステップ S 1 2 において、LEDバックライト 1 3 の輝度を時間的に一定とする波形の選択を指示する波形選択信号を取得し、ステップ S 1 3 において、時間的に輝度を一定とする波形データを生成する。ステップ S 1 4 において、DAC 2 4 は、時間的に輝度を一定とする波形信号を生成するので、ステップ S 1 5 において、電流制御部 2 5 は、LEDバックライト 1 3 の輝度を時間的に一定とする駆動電流、すなわち、時間的に電流値が一定の駆動電流をLEDバックライト 1 3 に供給する。

30

【 0 0 5 7 】

例えば、ユーザは、コントロールスイッチ 2 3 を操作して、コントロールスイッチ 2 3 に、動画像を表示させる場合には、1つのフレームが表示される期間毎に、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる波形の選択の指示する波形選択信号を出力させ、静止画像を表示させる場合には、時間的に輝度を一定とする波形の選択を指示する波形選択信号を出力させる。

【 0 0 5 8 】

これにより、動画像を表示する場合には、動きボケおよびジャーキネスが知覚されにくい画像が表示され、静止画像を表示する場合には、ちらつきが知覚されにくい画像が表示される。

40

【 0 0 5 9 】

図 3 乃至図 5 は、動画像が毎秒 6 0 フレームからなる場合における、1つのフレームが表示される期間毎に、時間的に連続的に輝度を減少させるか、または時間的に連続的に輝度を増加させる波形信号の例を示す図である。

【 0 0 6 0 】

図 3 乃至図 5 において、横方向は、時間を示し、左側から右側に向かって経過する時間が示される。図 3 乃至図 5 における、0 である時刻は、1つのフレームの開始時刻を示す

50

。

【 0 0 6 1 】

図 3 乃至図 5 において、縦方向は、波形信号の電圧値 V_D [V] を示し、図中の上側がより高い電圧値を示す。

【 0 0 6 2 】

図 3 は、フレームの開始時刻から、時間的に連続的に輝度を減少させる波形信号の例を示す図である。図 3 で示される、フレームの開始時刻において、 V_{s_1} [V] である電圧値の波形信号は、時間の経過に対応して指数関数的に減少し、フレームの開始時刻から 1 / 60 秒経過した時点、すなわち、フレームの終了時刻において、ほぼ 0 [V] となる。

【 0 0 6 3 】

図 3 で示される波形信号が生成された場合、LEDバックライト 1 3 は、フレームの開始時刻において、最も強い光を発光し、LEDバックライト 1 3 から放射される光は、時間の経過に対応して指数関数的に減衰する。フレームの終了時刻において、LEDバックライト 1 3 は、ほとんど発光しない。

【 0 0 6 4 】

感覚量が刺激の対数に比例する性質は、Fechner の法則（視覚情報処理ハンドブック、日本視覚学会編、朝倉書店、104 頁）として知られている。従って、例えば、時間の経過に対応して指数関数的に減衰するように LEDバックライト 1 3 を発光させるようにした場合、この表示装置を見ている人の明るさを感じる感覚量は、直線的に変化することになると言える。

【 0 0 6 5 】

図 4 は、フレームの開始時刻から、時間的に連続的に輝度を減少させる波形信号の他の例を示す図である。図 4 で示される、フレームの開始時刻において、 V_{s_1} [V] である電圧値の波形信号は、例えば、フレームの開始時刻から 1 / 180 秒経過した時刻である t_1 まで、一定であり、時刻 t_1 から、時間の経過に対応して指数関数的に減少し、フレームの終了時刻において、ほぼ 0 [V] となる。時刻 t_1 からフレームの終了時刻までの期間において、図 4 で示される波形信号は、図 3 で示される場合に比較して、より急峻に減衰する。

【 0 0 6 6 】

図 4 で示される波形信号が生成された場合、LEDバックライト 1 3 は、フレームの開始時刻から時刻 t_1 までの期間において、一定の最も強い光を発光する。時刻 t_1 以後、LEDバックライト 1 3 から放射される光は、時間の経過に対応して指数関数的に減衰する。フレームの終了時刻において、LEDバックライト 1 3 は、ほとんど発光しない。

【 0 0 6 7 】

図 5 は、フレームの開始時刻から、時間的に連続的に輝度を増加させて、その後、時間的に連続的に輝度を減少させる波形信号のさらに他の例を示す図である。図 5 で示される、フレームの開始時刻において、0 [V] である電圧値の波形信号は、例えば、フレームの開始時刻から 1 / 180 秒経過した時刻である t_2 まで、指数関数的に漸増する。波形信号は、時刻 t_2 において、 V_p [V] となる。

【 0 0 6 8 】

図 5 において、時刻 t_3 は、フレームの開始時刻から 1 / 90 秒経過した時刻である。図 5 で示される、波形信号は、時刻 t_2 から時刻 t_3 まで、一定となる。さらに、波形信号は、時刻 t_3 から、時間の経過に対応して指数関数的に減少し、フレームの終了時刻において、ほぼ 0 [V] となる。

【 0 0 6 9 】

図 5 で示される波形信号が生成された場合、LEDバックライト 1 3 は、フレームの開始時刻において、ほとんど発光せず、フレームの開始時刻から時刻 t_2 まで、LEDバックライト 1 3 から放射される光は、時間の経過に対応して指数関数的に漸増する。LEDバックライト 1 3 は、時刻 t_2 から時刻 t_3 までの期間において、一定の最も強い光を発光する。さらに、時刻 t_3 以後、LEDバックライト 1 3 から放射される光は、時間の経過に対応して指

10

20

30

40

50

数関数的に減衰する。フレームの終了時刻において、LEDバックライト 13 は、ほとんど発光しない。

【0070】

なお、フレームの終了時刻の近傍において、LEDバックライト 13 により強い光を発光させるようにしても良いことは当然である。

【0071】

また、LEDバックライト 13 の輝度は、時間の経過に対応して指数関数的に減少させるか、または指数関数的に漸増させると説明したが、これに限るものではなく、時間の経過に対応して直線的に減少させるか、または増加させるなど時間的に連続的に増加させるか、または時間的に連続的に減少させるようにすることができる。

10

【0072】

次に、より簡単な構成の表示装置について説明する。

【0073】

図 1 で示される波形データ生成部 22 および DAC 24 は、より簡単な構成の波形信号生成回路に置き換えることができる。例えば、波形信号生成回路は、微分回路および整流回路から構成することができる。

【0074】

図 6 は、図 1 で示される波形データ生成部 22 および DAC 24 に代わる波形信号生成回路の構成の例を示す図である。

【0075】

図 6 で示される波形信号生成回路における、コンデンサ 51 および抵抗 52 は、いわゆる微分回路を形成する。波形信号生成回路には、垂直同期信号に同期して、反転する入力信号 $V_i(t)$ が入力される。

20

【0076】

コンデンサ 51 の一端は、入力信号 $V_i(t)$ が印可される入力端子に接続され、コンデンサ 51 の他の一端は、抵抗 52 の一端に接続される。抵抗 52 の他の一端は、接地される。抵抗 52 の両端の電圧が、微分回路の出力信号 $V_o(t)$ として、波形信号生成回路の次段の整流回路に供給される。

【0077】

図 7 は、入力信号 $V_i(t)$ の例を示す図である。例えば、入力信号 $V_i(t)$ の値は、1つのフレームの期間において、0 [V] となり、次のフレームの期間において、5 [V] となり、さらに次のフレームの期間において、0 [V] となるように、フレームが変わると、0 [V] から 5 [V] に、または 5 [V] から 0 [V] に変化する。

30

【0078】

例えば、垂直同期信号を図示せぬ T フリップフロップに入力することにより、入力信号 $V_i(t)$ を生成することができる。

【0079】

例えば、図 7 で示される入力信号 $V_i(t)$ が波形信号生成回路に入力される。

【0080】

波形信号生成回路に入力された入力信号 $V_i(t)$ は、コンデンサ 51 および抵抗 52 からなる微分回路により微分され、微分回路は、出力信号 $V_o(t)$ を波形信号生成回路の次段の整流回路に供給する。

40

【0081】

図 8 は、出力信号 $V_o(t)$ の例を示す図である。例えば、出力信号 $V_o(t)$ の値は、1つのフレームの期間の開始時刻において、-5 [V] となり、そのフレームの期間において、時間の経過に対応して指数関数的にほぼ 0 [V] まで上昇する。出力信号 $V_o(t)$ の値は、次のフレームの期間の開始時刻において、5 [V] となり、そのフレームの期間において、時間の経過に対応して指数関数的にほぼ 0 [V] まで低下する。出力信号 $V_o(t)$ の値は、さらに次のフレームの期間の開始時刻において、-5 [V] となり、そのフレームの期間において、時間の経過に対応して指数関数的にほぼ 0 [V] まで上昇する。

50

【 0 0 8 2 】

このように、出力信号 $V_o(t)$ の値は、1つのフレームの期間毎に、時間の経過に対応して指数関数的に $-5[V]$ からほぼ $0[V]$ に、または $5[V]$ からほぼ $0[V]$ に変化する。出力信号 $V_o(t)$ は、式(1)で表される。

【 0 0 8 3 】

【 数 1 】

$$V_o(t) = E e^{-\frac{t}{R_o C_o}}$$

・・・(1)

10

式(1)において、 C_o は、コンデンサ51の容量値を示し、 R_o は、抵抗52の抵抗値を示す。式(1)において、 E は、入力信号 $V_i(t)$ の変化量である。例えば、入力信号 $V_i(t)$ が $0[V]$ から $5[V]$ に変化した場合、 E は、 $5[V]$ であり、入力信号 $V_i(t)$ が $5[V]$ から $0[V]$ に変化した場合、 E は、 $-5[V]$ である。

【 0 0 8 4 】

図9は、コンデンサ51の容量値 C_o を $1[\mu F]$ とし、抵抗52の抵抗値 R_o を $5[k\Omega]$ とした場合の、フレームの開始時刻における $5[V]$ から、時間の経過に対応して指数関数的に低下する出力信号 $V_o(t)$ のより詳細な例を説明する図である。

【 0 0 8 5 】

図9で示される出力信号 $V_o(t)$ は、フレームの開始時刻から $2[ms]$ 経過した時点で、ほぼ $3.3[V]$ となり、フレームの開始時刻から $4[ms]$ 経過した時点で、ほぼ $2.2[V]$ となる。図9で示される出力信号 $V_o(t)$ は、フレームの開始時刻から $6[ms]$ 経過した時点で、ほぼ $1.5[V]$ となり、フレームの開始時刻から $8[ms]$ 経過した時点で、ほぼ $1.0[V]$ となる。そして、図9で示される出力信号 $V_o(t)$ は、フレームの開始時刻から $10[ms]$ 経過した時点で、ほぼ $0.7[V]$ となる。

20

【 0 0 8 6 】

波形信号生成回路の整流回路は、出力信号 $V_o(t)$ を整流する。すなわち、図10で示されるように、波形信号生成回路の整流回路は、出力信号 $V_o(t)$ のうち、 $0[V]$ 以下の信号を反転して、 $0[V]$ 以上の信号とした整流信号 $V_s(t)$ を出力する。

【 0 0 8 7 】

図6で示される波形信号生成回路の整流回路は、いわゆる全波整流回路であり、例えば、抵抗53、演算増幅器54、ダイオード55、ダイオード56、抵抗57、抵抗58、抵抗59、演算増幅器60、および抵抗61から構成される。

30

【 0 0 8 8 】

出力信号 $V_o(t)$ は、抵抗53の一端および抵抗59の一端に入力される。抵抗53の他の一端は、演算増幅器54の反転入力端子、ダイオード55のカソード(陰極)、および抵抗57の一端に接続される。演算増幅器54の非反転入力端子は、接地される。

【 0 0 8 9 】

演算増幅器54の出力端子は、ダイオード55のアノード(陽極)およびダイオード56のカソードに接続される。抵抗57の他の一端は、ダイオード56のアノードおよび抵抗58の一端に接続される。

40

【 0 0 9 0 】

抵抗58の他の一端は、演算増幅器60の反転入力端子、抵抗59の他の一端、および抵抗61の一端に接続される。演算増幅器60の非反転入力端子は、接地される。

【 0 0 9 1 】

演算増幅器60の出力端子は、抵抗61の他の一端に接続される。

【 0 0 9 2 】

演算増幅器60の出力端子における電圧が整流信号 $V_s(t)$ として出力される。

【 0 0 9 3 】

ここで、波形信号生成回路の整流回路の動作を簡単に説明すると次のようになる。例え

50

ば、演算増幅器 5 4 は、出力信号 $V_o(t)$ が正の電圧である場合、利得が 1 の反転増幅器として動作する。

【0094】

すなわち、演算増幅器 5 4 は、出力信号 $V_o(t)$ が正の電圧である場合、出力信号 $V_o(t)$ にダイオード 5 5 の順方向電圧を加算した値と絶対値が等しい負の電圧を出力する。この場合、ダイオード 5 6 の順方向電圧によって、出力信号 $V_o(t)$ と絶対値が等しい負の電圧が、抵抗 5 8 の一端に印可されることになる。

【0095】

出力信号 $V_o(t)$ が負の電圧である場合、ダイオード 5 5 には、順方向の電圧が印可されることになり、演算増幅器 5 4 の出力は、ダイオード 5 5 の順方向電圧となる。この場合、ダイオード 5 6 の順方向電圧によって、0 [V]である電圧が、抵抗 5 8 の一端に印可されることになる。

【0096】

例えば、演算増幅器 6 0 は、抵抗 5 8 の一端に印可された電圧を 2 である利得で反転増幅すると共に、1 である利得で出力信号 $V_o(t)$ を反転増幅する、いわゆる加算器として動作する。

【0097】

演算増幅器 6 0 は、抵抗 5 8 の一端に、出力信号 $V_o(t)$ と絶対値が等しい負の電圧が印可された場合、これを 2 である利得で反転増幅すると共に、1 である利得で出力信号 $V_o(t)$ を反転増幅するので、出力信号 $V_o(t)$ に等しい整流信号 $V_s(t)$ を出力する。一方、抵抗 5 8 の一端に、0 [V]である電圧が印可された場合、演算増幅器 6 0 は、単に、1 である利得で出力信号 $V_o(t)$ を反転増幅するので、出力信号 $V_o(t)$ を反転した整流信号 $V_s(t)$ を出力する。

【0098】

従って、ダイオード 5 5 の順方向電圧と、ダイオード 5 6 の順方向電圧とが打ち消されて、波形信号生成回路の整流回路は、出力信号 $V_o(t)$ の絶対値に等しい整流信号 $V_s(t)$ を出力することになる。

【0099】

図 10 で示されるように、例えば、整流信号 $V_s(t)$ の値は、1 つのフレームの期間の開始時刻において、5 [V]となり、そのフレームの期間において、時間の経過に対応して指数関数的にほぼ 0 [V]まで低下する。出力信号 $V_o(t)$ の値は、次のフレームの期間の開始時刻において、5 [V]となり、そのフレームの期間において、時間の経過に対応して指数関数的にほぼ 0 [V]まで低下する。出力信号 $V_o(t)$ の値は、さらに次のフレームの期間の開始時刻において、5 [V]となり、そのフレームの期間において、時間の経過に対応して指数関数的にほぼ 0 [V]まで低下する。

【0100】

このように、整流信号 $V_s(t)$ の値は、1 つのフレームの期間毎に、時間の経過に対応して指数関数的に 5 [V]からほぼ 0 [V]に変化する。

【0101】

以上のように、表示制御部 1 1 は、より簡単な構成とすることができる。

【0102】

ブロックの法則 (Block's Law) (視覚情報処理ハンドブック、日本視覚学会編、朝倉書店、217頁) で示されるように、人の眼は、発光強度と時間との積に比例して明るさを感じる。この性質を利用して、見ている人に知覚させる明るさを確保するために、一般の表示装置は、所定の長さの発光時間において、発光するように構成されている。

【0103】

本発明者は、この発光時間の長さを変化させて、表示された動画像を観察した。その結果、フレームの期間に対して、ある程度の割合の短い発光時間とすると、動画ボケが知覚されにくくなることが確認された。

【0104】

10

20

30

40

50

一方、フレームの期間に対する発光時間の割合をより小さくすると、固定視において、ジャーキネスが知覚される。

【0105】

ここで、パルス状（時間に対して矩形波状）に発光させると、ジャーキネスがより強く知覚され、指数関数的に時間的に減衰させるなど、徐々に輝度を変化させると、ジャーキネスが知覚されにくくなることが確認された。

【0106】

なお、輝度の時間的な変化は、指数関数的な変化に限らず、所定の傾きで直線的に変化させるなど、時間的に連続的な変化であれば、同様の効果が得られることが確認されている。

【0107】

以上のように、フレームの期間のそれぞれにおいて、画面の輝度を時間的に連続的に増加させるか、または画面の輝度を時間的に連続的に減少させるように表示させるようにしたので、より少ないフレームレートで、動きボケおよびジャーキネスが知覚されにくい画像を表示させることができるようになる。

【0108】

次に、外部から供給される画像信号に基づいて画像を表示する表示装置の構成について説明する。

【0109】

図11は、本発明に係る表示装置の一実施の形態の他の構成を示すブロック図である。図1に示す場合と同様の部分には同一の符号を付してあり、その説明は省略する。

【0110】

表示制御部51は、表示デバイスの一例であるLCD12の表示を制御して、入力された画像信号を基に、LCD12に画像を表示させると共に、表示デバイスに光を供給する光源の一例であるLEDバックライト13の発光を制御する。表示制御部51は、ASICなどで構成される専用回路、FPGAなどのプログラマブルLSI、または制御プログラムを実行する汎用のマイクロプロセッサなどで実現される。

【0111】

表示制御部51は、DAC24、電流制御部25、LCD制御部27、垂直同期信号生成部71、動き量検出部72、フレームバッファ73、波形データ生成部74、波形特性算出部75、およびモード選択スイッチ76を含む。

【0112】

表示制御部51に入力された画像信号は、垂直同期信号生成部71、動き量検出部72、およびフレームバッファ73に供給される。

【0113】

垂直同期信号生成部71は、供給された画像信号の各フレームに同期する垂直信号を生成して、生成した垂直同期信号を波形データ生成部74に供給する。垂直同期信号生成部71は、画像信号から垂直同期信号を抽出することにより、垂直信号を生成するか、または、画像信号における各フレームの期間を検出することにより、垂直信号を生成する。

【0114】

動き量検出部72は、供給された画像信号を基に、画像信号により表示される動画像に含まれる画像オブジェクトの動きの量を検出する。動き量検出部72は、検出した画像オブジェクトの動きの量を示す動き量データを波形特性算出部75に供給する。例えば、動き量検出部72は、ブロックマッチング法、勾配法、位相相関法、またはペルリカーシブ法などにより、画像信号により表示される動画像に含まれる画像オブジェクトの動きの量を検出する。

【0115】

モード選択スイッチ76は、ユーザにより操作され、ユーザの操作に応じたモードの選択を指示するためのモード選択信号を波形特性算出部75に供給する。例えば、モード選択スイッチ76は、LEDバックライト13の輝度を時間的に一定とするモードの選択を指

10

20

30

40

50

示するモード選択信号を波形特性算出部 75 に供給する。または、モード選択スイッチ 76 は、LEDバックライト 13 の輝度を、画像信号により表示される動画像に含まれる画像オブジェクトの動きの量に応じて、時間的に連続的に変化させるモードの選択を指示するモード選択信号を波形特性算出部 75 に供給する。

【0116】

波形特性算出部 75 は、動き量検出部 72 から供給された動き量データ、およびモード選択スイッチ 76 から供給されたモード選択信号を基に、波形データ生成部 74 により生成される波形データの特性を記述する波形特性データを生成する。

【0117】

例えば、LEDバックライト 13 の輝度を時間的に一定とするモードの選択を指示するモード選択信号が供給された場合、波形特性算出部 75 は、時間的に一定の波形データの特定を記述する波形特性データを生成する。より具体的には、波形特性算出部 75 は、時間を含まない関数（例えば、 $f(t)=a$ ）の特定し、その関数を特定する値（ $a=5$ ）からなる波形特性データを生成する。

10

【0118】

例えば、LEDバックライト 13 の輝度を、画像信号により表示される動画像に含まれる画像オブジェクトの動きの量に応じて、時間的に連続的に変化させるモードの選択を指示するモード選択信号が供給された場合、波形特性算出部 75 は、動き量検出部 72 から供給された動き量データで示される動き量を基に、フレームの期間においてLEDバックライト 13 の輝度を時間的に連続的に変化させる波形データの特定を記述する波形特性データを生成する。

20

【0119】

より具体的には、波形特性算出部 75 は、フレームの期間における、LEDバックライト 13 の輝度の積分値が、基準発光強度記憶部 81 に記憶されている基準発光強度と等しくなる波形データの特性を記述する（波形データを特定する）波形特性データを生成する。

【0120】

上述したブロックの法則で示されるように、人の眼は、発光強度と時間との積に比例して明るさを感じる。基準発光強度は、発光強度と時間との積を単位とする、人の眼に感じる明るさを示すデータである。

【0121】

ここで、波形データの特性とは、輝度の最大値、時間に対する輝度の変化の割合、時間に対する輝度の変化の仕方（例えば、指数関数的な変化、または直線的な変化など）などのように波形データの性質をいう。

30

【0122】

例えば、波形特性算出部 75 は、動き量検出部 72 から供給された動き量データで示される動き量が大きい場合、輝度の最大値をより大きくして、発光している期間をより短くし、且つ、フレームの期間における、輝度の時間による積分値が、基準発光強度記憶部 81 に記憶されている基準発光強度と等しくなるようにLEDバックライト 13 を発光させる波形データの特性を記述する波形特性データを生成する。

【0123】

また、波形特性算出部 75 は、動き量検出部 72 から供給された動き量データで示される動き量が小さい場合、輝度の最大値をより小さくして、発光している期間をより長くし、且つ、フレームの期間における、輝度の時間による積分値が、基準発光強度記憶部 81 に記憶されている基準発光強度と等しくなるようにLEDバックライト 13 を発光させる波形データの特性を記述する波形特性データを生成する。

40

【0124】

より詳細には、波形特性算出部 75 は、例えば、式(1)に示される時間を含む関数を特定し、例えば、式(1)における、 E 、 R_0 、および C_0 など、その関数を特定する値からなる波形特性データを生成する。動き量検出部 72 から供給された動き量データで示される動き量が大きい場合、 E がより大きい値とされ、 R_0 および C_0 で定まる時定数がより小さ

50

い値とされる。動き量検出部 7 2 から供給された動き量データで示される動き量が小さい場合、E がより小さい値とされ、 R_0 および C_0 で定まる時定数がより大きい値とされる。

【 0 1 2 5 】

波形特性算出部 7 5 は、このように生成した、波形データの特性を記述する波形特性データを波形データ生成部 7 4 に供給する。

【 0 1 2 6 】

波形データ生成部 7 4 は、垂直同期信号生成部 7 1 から供給された垂直同期信号に同期して、波形特性算出部 7 5 から供給された波形特性データで記述される波形データを生成する。

【 0 1 2 7 】

例えば、波形データ生成部 7 4 は、波形特性算出部 7 5 から波形特性データが供給された場合、時間の経過に対応した波形データの値を予め算出して、算出した波形データの値を記憶し、垂直同期信号生成部 7 1 から垂直同期信号が供給された場合、フレームの開始時刻からの時間の経過に対応して、記憶している波形データの値を読み出して、読み出した波形データの値を順次出力することにより、波形データを生成する。

【 0 1 2 8 】

このようにすることで、演算能力がより小さくても、波形データを生成することができる。

【 0 1 2 9 】

また、例えば、波形データ生成部 7 4 は、波形特性算出部 7 5 から供給された波形特性データおよび垂直同期信号生成部 7 1 から垂直同期信号を基に、リアルタイムに、フレームの開始時刻からの時間の経過に対応して、記憶している波形データの値を演算して、演算した波形データの値を出力することにより、波形データを生成する。

【 0 1 3 0 】

このようにすることで、波形特性算出部 7 5 から供給された波形特性データが変化した場合、即座に、変化した波形特性データで記述される波形データを出力することができる。

【 0 1 3 1 】

このように、波形データ生成部 7 4 は、垂直同期信号を基に、各フレームに同期して、LED バックライト 1 3 の輝度を時間的に連続的に変化させる波形データを生成する。

【 0 1 3 2 】

波形データ生成部 7 4 は、生成した波形データを DAC 2 4 に供給する。

【 0 1 3 3 】

フレームバッファ 7 3 は、画像信号を一時的に記憶して、記憶している画像信号を LCD 制御部 2 7 に供給する。フレームバッファ 7 3 は、垂直同期信号生成部 7 1 乃至波形データ生成部 7 4 において処理に要する時間だけ、画像信号を遅延させて、遅延させた画像信号を LCD 制御部 2 7 に供給する。

【 0 1 3 4 】

このようにすることで、LCD 1 2 により表示される画像のフレームと確実に同期させて LED バックライト 1 3 の輝度を時間的に連続的に変化させることができる。

【 0 1 3 5 】

次に、図 1 2 のフローチャートを参照して、制御プログラムを実行する、図 1 1 で示される表示制御部 1 1 による輝度制御の他の処理を説明する。

【 0 1 3 6 】

ステップ S 3 1 において、垂直同期信号生成部 7 1 は、入力された画像信号で表示される動画の各フレームに同期させるための垂直同期信号を生成する。例えば、毎秒 2 4 フレーム乃至毎秒 5 0 0 フレームの動画を表示させる画像信号を入力することができる。

【 0 1 3 7 】

ステップ S 3 2 において、動き量検出部 7 2 は、供給された画像信号を基に、ブロックマッチング、または勾配法などにより、画像信号により表示される動画に含まれる画像

10

20

30

40

50

オブジェクトの動きの量を検出する。

【0138】

ステップS33において、波形特性算出部75は、モード選択スイッチ76から供給される、ユーザの操作に応じたモードの選択を指示するためのモード選択信号を取得する。ステップS34において、波形特性算出部75は、基準発光強度記憶部81に記憶されている、基準発光強度を読み出す。基準発光強度は、基準発光強度記憶部81に記憶されている、発光強度と時間との積を単位とする、人の眼に感じる明るさを示すデータである。

【0139】

例えば、基準発光強度は、予め定めた値としても良く、また、ユーザの操作に応じて設定するようにしても良い。

【0140】

ステップS35において、波形特性算出部75は、動き量および基準発光強度を基に、波形特性を算出する。例えば、ステップS35において、波形特性算出部75は、動き量および基準発光強度を基に、輝度の最大値、時間に対する輝度の変化の割合、または指数関数で表される曲線、若しくは直線など時間に対する輝度の変化の仕方などの波形特性を算出する。

【0141】

例えば、ステップS35において、波形特性算出部75は、動き量がより大きい場合、輝度の最大値をより大きくして、発光している期間をより短くし、且つ、フレームの期間における、輝度の時間による積分値が、基準発光強度記憶部81に記憶されている基準発光強度と等しくなるようにLEDバックライト13を発光させる波形データの特性を記述する波形特性データを生成する。

【0142】

より具体的には、例えば、ステップS35において、波形特性算出部75は、動き量がより大きい場合、波形データの最大値をより大きくして、波形データが時間的により急峻に変化するようにし、且つ、波形データの時間による積分値が、基準発光強度記憶部81に記憶されている基準発光強度と等しくなるように波形データの特性を記述する波形特性データを生成する。

【0143】

波形データの時間による積分値が、基準発光強度と等しくなるように波形データの特性を記述する波形特性データを生成する場合、基準発光強度は、発光強度に対応した電圧値と時間との積を単位として表される。

【0144】

動き量がより大きい場合、発光している期間をより短くすることで、動きぼけをより感じにくくさせることができる。

【0145】

逆に、波形特性算出部75は、動き量がより小さい場合、輝度の最大値をより小さくし、発光している期間をより長くし、且つ、フレームの期間における、輝度の時間による積分値が、基準発光強度記憶部81に記憶されている基準発光強度と等しくなるようにLEDバックライト13を発光させる波形データの特定を記述する波形特性データを生成する。

【0146】

より具体的には、例えば、ステップS35において、波形特性算出部75は、動き量がより小さい場合、波形データの最大値をより小さくして、波形データが時間的により緩やかに変化するようにし、且つ、波形データの時間による積分値が、基準発光強度記憶部81に記憶されている基準発光強度と等しくなるように波形データの特性を記述する波形特性データを生成する。

【0147】

動き量がより小さい場合、発光している期間をより長くすることで、ジャーキネスをより感じさせにくくすることができる。

【0148】

10

20

30

40

50

ステップS 3 6において、波形データ生成部 3 6は、垂直同期信号および波形特性を基に、フレームに同期した波形データを生成する。ステップS 3 7において、DAC 2 4は、波形データをデジタル/アナログ変換することにより、生成された波形データを基に、波形データに応じた波形信号を生成する。

【0149】

ステップS 3 8において、電流制御部 2 5は、生成された波形信号を基に、駆動電流をLEDバックライト 1 3に供給し、手続きは、ステップS 3 1に戻り、上述した処理を繰り返す。これにより、LEDバックライト 1 3は、フレームに同期し、1つのフレームが表示される期間毎に、輝度を時間的に連続的に低減させるか、または輝度を時間的に連続的に上昇させるように、発光することができる。

10

【0150】

画像の動きを検出して、動き量がより大きい場合、発光している期間をより短くし、動き量がより小さい場合、発光している期間をより長くするように、フレームの期間毎に、LEDバックライト 1 3の輝度を時間的に連続的に減少させるか、またはLEDバックライト 1 3の輝度を時間的に連続的に増加させるので、画像オブジェクトの動きの量が大きくなったり、小さくなったりしても、動きぼけとジャークネスとを感じさせにくい画像を表示させることができる。

【0151】

なお、入力された画像信号からFFT (Fast Fourier Transform) などにより画像の周波数成分を抽出して、画像に高周波成分がより多く含まれる場合、発光している期間をより短くするようにしてもよい。

20

【0152】

また、PWM (Pulse Width Modulation) 方式によりLEDバックライト 1 3を駆動するようにしてもよい。

【0153】

図 1 3は、PWM方式により光源を駆動する、本発明に係る表示装置の一実施の形態のさらに他の構成を示すブロック図である。図 1 に示す場合と同様の部分には同一の符号を付してあり、その説明は省略する。

【0154】

表示制御部 1 0 1は、表示デバイスの一例であるLCD 1 2の表示を制御すると共に、PWM方式により光源の一例であるLEDバックライト 1 3の発光を制御する。表示制御部 1 0 1は、ASICなどで構成される専用回路、FPGAなどのプログラマブルLSI、または制御プログラムを実行する汎用のマイクロプロセッサなどで実現される。

30

【0155】

表示制御部 1 0 1は、垂直同期信号生成部 2 1、波形データ生成部 2 2、コントロールスイッチ 2 3、画像信号生成部 2 6、LCD制御部 2 7、およびPWM駆動電流生成部 1 1 1を含む。

【0156】

PWM駆動電流生成部 1 1 1は、波形データ生成部 2 2から供給された波形データを基に、パルスの幅によりLEDバックライト 1 3の輝度を制御するPWM方式のPWM駆動電流をLEDバックライト 1 3に供給して、LEDバックライト 1 3を駆動する。

40

【0157】

PWM方式を採用することにより、表示制御部 1 0 1における電力の損失をより少なくすることができる。

【0158】

なお、PWM方式に限らず、PAM (Pulse Amplitude Modulation) 方式などの他のデジタルの駆動方式によりLEDバックライト 1 3を駆動するようにしてもよい。

【0159】

PWM方式またはPAM方式などの矩形波を含む駆動電流で、LEDバックライト 1 3の輝度を変化させる場合は、人が矩形波に応じた変化を知覚できない、より高い周波数の矩形波で

50

LEDバックライト 1 3 を駆動するようにすることが好ましい。

【 0 1 6 0 】

さらに、光源の輝度を光の 3 原色ごとに制御することにより、輝度を下げても、輝度を上げて、表示される画像の色味を変化させないようにすることができる。

【 0 1 6 1 】

図 1 4 は、バックライトの輝度を光の 3 原色ごとに制御する、本発明に係る表示装置の一実施の形態のさらに他の構成を示すブロック図である。図 1 に示す場合と同様の部分には同一の符号を付してあり、その説明は省略する。

【 0 1 6 2 】

表示制御部 1 3 1 は、LCD 1 2 の表示を制御すると共に、表示デバイスに光を供給する光源の一例である赤色LEDバックライト 1 3 2、緑色LEDバックライト 1 3 3、および青色LEDバックライト 1 3 4 の発光を制御する。表示制御部 1 3 1 は、ASICなどで構成される専用回路、FPGAなどのプログラマブルLSI、または制御プログラムを実行する汎用のマイクロプロセッサなどで実現される。

【 0 1 6 3 】

赤色LEDバックライト 1 3 2 は、1 または複数の赤色LEDからなり、表示制御部 1 3 1 の制御の基に、光の 3 原色の 1 つである赤い光を放射する（赤く発光する）。緑色LEDバックライト 1 3 3 は、1 または複数の緑色LEDからなり、表示制御部 1 3 1 の制御の基に、光の 3 原色の他の 1 つである緑の光を放射する（緑色に発光する）。青色LEDバックライト 1 3 4 は、1 または複数の青色LEDからなり、表示制御部 1 3 1 の制御の基に、光の 3 原色のさらに他の 1 つである青い光を放射する（青く発光する）。

【 0 1 6 4 】

表示制御部 1 3 1 は、垂直同期信号生成部 2 1、コントロールスイッチ 2 3、画像信号生成部 2 6、LCD制御部 2 7、波形データ生成部 1 4 1、DAC 1 4 2 - 1 乃至 DAC 1 4 2 - 3、および電流制御部 1 4 3 - 1 乃至電流制御部 1 4 3 - 3 を含む。

【 0 1 6 5 】

波形データ生成部 1 4 1 は、コントロールスイッチ 2 3 から供給された、波形の選択を指示する波形選択信号を基に、垂直同期信号に同期して、赤色LEDバックライト 1 3 2 の輝度を指示する波形データ、緑色LEDバックライト 1 3 3 の輝度を指示する波形データ、および青色LEDバックライト 1 3 4 の輝度を指示する波形データを生成する。例えば、波形データ生成部 1 4 1 は、赤色LEDバックライト 1 3 2 乃至青色LEDバックライト 1 3 4 のそれぞれの輝度を時間的に連続的に変化させる波形データを生成する。

【 0 1 6 6 】

波形データ生成部 1 4 1 は、分光視感効率データテーブル 1 5 1 および特性値補正部 1 5 2 を含む。分光視感効率データテーブル 1 5 1 は、各波長の光（3 原色を含む）の強度に応じた、人の眼の感度を示す分光視感効率データを格納する。

【 0 1 6 7 】

人の眼の感度は、明るさによって光の波長ごとに変化する。換言すれば、明るさが変化すると、光の波長ごとの人の眼の感度は変化してしまう。

【 0 1 6 8 】

従って、光源の輝度を、光の波長に対して一様に減少させたり、または増加させたりすると、ホワイトバランスが変化してしまう。すなわち、同じ画像であっても色味（画像を観ている人が感じる色味）が変化してしまう。

【 0 1 6 9 】

分光視感効率データは、この、明るさおよび光の波長ごとの人の眼の感度を示すデータである（K.Sagawa and K.Takeichi:Mesopic spectral luminous efficiency functions:Final experimental report,Journal of Light and Visual Environment,11,22-29 1987）。

【 0 1 7 0 】

図 1 5 は、分光視感効率データの例を示す図である。図 1 5 で示される分光視感効率デ

ータは、570 [nm] の波長を基準として、明所視 (100 [td]) から暗所視 (0.01 [td]) までの9レベルごとの、各波長の視感効率を示す。図15において、黒丸は、暗所視における視感効率を示し、白丸は、明所視における視感効率を示す。

【0171】

網膜照度レベルが下がるにつれて、短波長領域の視感効率が相対的に上昇し、逆に、長波長領域の視感効率が徐々に低下する傾向がある。

【0172】

特性値補正部152は、分光視感効率データテーブル151に記憶されている分光視感効率データを基に、輝度の変化に対応させて、ホワイトバランスが一定になるように、3原色の中の赤の輝度を指示する波形データ(の特性)を定める特性値、緑の輝度を指示する波形データ(の特性)を定める特性値、および青の輝度を指示する波形データ(の特性)を定める特性値を補正する。

10

【0173】

ここで、3原色のそれぞれの輝度を指示する波形データの特性を定める特性値は、波形データ生成部141における内部的なデータであって、上述した波形特性データと同様の方式とすることができる。

【0174】

上述したように、人の眼は、明るさが低下するにつれて、青およびその近傍の視感効率が相対的に上昇し、逆に、赤およびその近傍の視感効率が相対的に低下する傾向があるので、例えば、輝度を下げた場合には、特性値補正部152は、赤の輝度を相対的に上げるように、赤の輝度を指示する波形データを定める特性値を補正するとともに、青の輝度を相対的に下げるように、青の輝度を指示する波形データを定める特性値を補正する。逆に、輝度を上げた場合には、特性値補正部152は、赤の輝度を相対的に下げるように、赤の輝度を指示する波形データを定める特性値を補正するとともに、青の輝度を相対的に上げるように、青の輝度を指示する波形データを定める特性値を補正する。

20

【0175】

すなわち、特性値補正部152は、人間の眼の分光視感効率を基に、3原色の光のそれぞれの輝度を指示する波形データの特性を定める特性値を補正する。換言すれば、特性値補正部152は、明るさの変化に応じた、3原色の光のそれぞれに対する人の眼の感度(相対的な感度)の変化を打ち消すように、人間の眼の分光視感効率を基に、画面の輝度を時間的に連続的に増加させるか、または画面の輝度を時間的に連続的に減少させる特性を定める特性値であって、3原色の光のそれぞれの特性値を補正する。

30

【0176】

このようにすることで、輝度を変化させても、ホワイトバランスを変化させないようにすることができる。すなわち、輝度を変化させても、同じ画像が同じ色味で見えるようになる。言い換えれば、輝度を変化させても、同じ画像を観ている人が感じる色味を一定とすることができる。

【0177】

波形データ生成部141は、このように分光視感効率データによって補正された特性値を基に、赤色LEDバックライト132の輝度を指示する波形データ、緑色LEDバックライト133の輝度を指示する波形データ、および青色LEDバックライト134の輝度を指示する波形データを生成する。

40

【0178】

波形データ生成部141は、赤色LEDバックライト132の輝度を指示する波形データをDAC142-1に供給する。波形データ生成部141は、緑色LEDバックライト133の輝度を指示する波形データをDAC142-2に供給する。波形データ生成部141は、青色LEDバックライト134の輝度を指示する波形データをDAC142-3に供給する。

【0179】

DAC142-1は、波形データ生成部141から供給された、赤色LEDバックライト132の輝度を指示する、デジタルデータである波形データをデジタル/アナログ変換する。

50

すなわち、DAC 1 4 2 - 1 は、デジタルデータである波形データにデジタル/アナログ変換を適用して、これにより得られた、電圧のアナログ信号である波形信号を電流制御部 1 4 3 - 1 に供給する。DAC 1 4 2 - 1 から出力される波形信号の電圧値は、DAC 1 4 2 - 1 に入力される波形データの値に対応している。

【 0 1 8 0 】

DAC 1 4 2 - 2 は、波形データ生成部 1 4 1 から供給された、緑色LEDバックライト 1 3 3 の輝度を指示する、デジタルデータである波形データをデジタル/アナログ変換する。すなわち、DAC 1 4 2 - 2 は、デジタルデータである波形データにデジタル/アナログ変換を適用して、これにより得られた、電圧のアナログ信号である波形信号を電流制御部 1 4 3 - 2 に供給する。DAC 1 4 2 - 2 から出力される波形信号の電圧値は、DAC 1 4 2 - 2 に入力される波形データの値に対応している。

10

【 0 1 8 1 】

DAC 1 4 2 - 3 は、波形データ生成部 1 4 1 から供給された、青色LEDバックライト 1 3 4 の輝度を指示する、デジタルデータである波形データをデジタル/アナログ変換する。すなわち、DAC 1 4 2 - 3 は、デジタルデータである波形データにデジタル/アナログ変換を適用して、これにより得られた、電圧のアナログ信号である波形信号を電流制御部 1 4 3 - 2 に供給する。DAC 1 4 2 - 3 から出力される波形信号の電圧値は、DAC 1 4 2 - 3 に入力される波形データの値に対応している。

【 0 1 8 2 】

電流制御部 1 4 3 - 1 は、DAC 1 4 2 - 1 から供給された、赤色LEDバックライト 1 3 2 の輝度を指示する、電圧のアナログ信号である波形信号を、駆動電流に変換して、変換した駆動電流を赤色LEDバックライト 1 3 2 に供給する。電流制御部 1 4 3 - 2 は、DAC 1 4 2 - 2 から供給された、緑色LEDバックライト 1 3 3 の輝度を指示する、電圧のアナログ信号である波形信号を、駆動電流に変換して、変換した駆動電流を緑色LEDバックライト 1 3 3 に供給する。電流制御部 1 4 3 - 3 は、DAC 1 4 2 - 3 から供給された、青色LEDバックライト 1 3 4 の輝度を指示する、電圧のアナログ信号である波形信号を、駆動電流に変換して、変換した駆動電流を青色LEDバックライト 1 3 4 に供給する。

20

【 0 1 8 3 】

以上のように、より少ないフレームレートで、動きボケおよびジャーキネスが知覚されにくい画像を表示させることができるようになると共に、輝度を変化させても、ホワイトバランスを変化させず、同じ画像が同じ色味で見えるように、画像を表示させることができるようになる。

30

【 0 1 8 4 】

次に、フレームの期間に比較してより短い時間で輝度を変化させることができない光源を使用する場合について説明する。

【 0 1 8 5 】

図 1 6 は、フレームの期間に比較してより短い時間で輝度を変化させることができない光源を使用する、本発明に係る表示装置の一実施の形態のさらに他の構成を示すブロック図である。図 1 に示す場合と同様の部分には同一の符号を付してあり、その説明は省略する。

40

【 0 1 8 6 】

表示制御部 1 7 1 は、表示デバイスの一例であるLCD 1 7 2 の表示を制御する。また、表示制御部 1 7 1 は、表示デバイスに光を供給する光源の一例であるランプ 1 7 4 からLCD 1 7 2 に入射される光の量を調整するシャッタ 1 7 3 を制御する。表示制御部 1 7 1 は、ASICなどで構成される専用回路、FPGAなどのプログラマブルLSI、または制御プログラムを実行する汎用のマイクロプロセッサなどで実現される。

【 0 1 8 7 】

LCD 1 7 2 は、例えば、反射型液晶板または透過型液晶板であり、表示制御部 1 1 の制御の基に、図示せぬスクリーンに画像を表示させる。シャッタ 1 7 3 は、光の量を、フレームの期間に比較して、高速に調整することができる液晶シャッタなどからなり、表示制

50

御部 171 の制御の基に、ランプ 174 から放射され、LCD 172 に入射される光の量を調整する。

【0188】

ランプ 174 は、フレームの期間より短い時間で輝度を変化させることができない光源であり、例えば、キセノンランプ、メタルハライドランプ、または超高圧水銀ランプなどからなる。

【0189】

表示制御部 171 は、垂直同期信号生成部 21、コントロールスイッチ 23、画像信号生成部 26、LCD制御部 27、波形データ生成部 181、およびDAC 182を含む。

【0190】

波形データ生成部 181 は、コントロールスイッチ 23 から供給された、波形の選択を指示する波形選択信号を基に、垂直同期信号生成部 21 から供給された垂直同期信号に同期して、ランプ 174 から放射され、LCD 172 に入射される光の量を指示する波形データを生成する。例えば、波形データ生成部 181 は、LCD 172 に入射される光の量を時間的に連続的に増加させるか、または減少させる波形データを生成する。

【0191】

DAC 182 は、波形データ生成部 181 から供給された、デジタルデータである波形データをデジタル/アナログ変換する。すなわち、DAC 182 は、デジタルデータである波形データにデジタル/アナログ変換を適用して、これにより得られた、電圧のアナログ信号である波形信号をシャッタ 173 に供給する。DAC 182 から出力される波形信号の電圧値は、DAC 182 に入力される波形データの値に対応している。

【0192】

シャッタ 173 は、DAC 182 から供給される波形信号に基づいて、ランプ 174 から放射され、LCD 172 に入射される光の量を調整する。例えば、シャッタ 173 は、時間的に連続的に減少するか、または時間的に連続的に増加するように、ランプ 174 から放射され、LCD 172 に入射される光の量を調整する。

【0193】

例えば、シャッタ 173 は、より値の大きい波形信号が供給された場合、より多くの光をランプ 174 からLCD 172 に入射させ、より値の小さい波形信号が供給された場合、より少ない光をランプ 174 からLCD 172 に入射させるように、ランプ 174 から放射され、LCD 172 に入射される光の量を調整する。

【0194】

このようにすることで、フレームの期間に対して、高速に輝度を変化させることができない光源を使用する場合であっても、フレームの期間において、画面の輝度を時間的に連続的に増加させるか、または画面の輝度を時間的に連続的に減少させることができ、より動きぼけが少なく、ジャーキネスを感じさせない画像を表示させることができる。

【0195】

なお、シャッタ 173 は、ランプ 174 とLCD 172 との間に設けて、LCD 172 に入射される光の量を調整すると説明したが、ランプ 174、LCD 172、およびシャッタ 173 の順に設けて (LCD 172 のスクリーン側に設けて)、LCD 172 から放射される光の量を調整するようにしてもよい。

【0196】

次に、表示デバイスをLEDディスプレイとした場合について説明する。

【0197】

図 17 は、表示デバイスをLEDディスプレイとした、本発明に係る表示装置の一実施の形態のさらに他の構成を示すブロック図である。図 14 に示す場合と同様の部分には同一の符号を付してあり、その説明は省略する。

【0198】

表示制御部 201 は、表示デバイスの一例であるLEDディスプレイ 202 の表示を制御する。表示制御部 201 は、ASICなどで構成される専用回路、FPGAなどのプログラマブル

10

20

30

40

50

LSI、または制御プログラムを実行する汎用のマイクロプロセッサなどで実現される。

【0199】

LEDディスプレイ202は、光の3原色の1つである赤い光を放射する（赤く発光する）赤色LED、光の3原色の他の1つである緑の光を放射する（緑色に発光する）緑色LED、および光の3原色のさらに他の1つである青い光を放射する（青く発光する）青色LEDから構成される。赤色LED、緑色LED、および青色LEDをサブピクセルとするように、LEDディスプレイ202には、赤色LED、緑色LED、および青色LEDが配置されている。

【0200】

LEDディスプレイ202は、表示制御部201から供給される、赤色LED表示制御信号、緑色LED表示制御信号、および青色LED表示制御信号を基に、配置されている赤色LED、緑色LED、および青色LEDをそれぞれ発光させる。

10

【0201】

表示制御部201は、垂直同期信号生成部21、コントロールスイッチ23、波形データ生成部141、DAC142-1乃至DAC142-3、画像信号生成部221、およびLED表示制御部222-1乃至LED表示制御部222-3を含む。

【0202】

画像信号生成部221は、垂直同期信号生成部21から供給された、表示される動画の各フレームに同期させるための垂直同期信号に同期して、所定の画像を表示させるための画像信号を生成する。画像信号生成部221により生成される画像信号は、表示させる画像における、3原色の中の赤の光の強度（赤のサブピクセルの発光の強度）を示すR信号、3原色の中の緑の光の強度（緑のサブピクセルの発光の強度）を示すG信号、および3原色の中の青の光の強度（青のサブピクセルの発光の強度）を示すB信号からなる。

20

【0203】

画像信号生成部221は、R信号をLED表示制御部222-1に供給し、G信号をLED表示制御部222-2に供給し、B信号をLED表示制御部222-3に供給する。

【0204】

LED表示制御部222-1は、DAC142-1から供給された、フレームに同期して、フレームの期間において、時間的に連続的に増加または減少させるように、3原色の中の赤の光の輝度を指示する波形信号、および画像信号生成部221から供給されたR信号を基に、LEDディスプレイ202に配置されている赤色LEDを、フレームの期間において、時間的に連続的に輝度が増加または減少するように発光させる赤色LED表示制御信号を生成する。LED表示制御部222-1は、生成した赤色LED表示制御信号をLEDディスプレイ202に供給する。

30

【0205】

LED表示制御部222-2は、DAC142-2から供給された、フレームに同期して、フレームの期間において、時間的に連続的に増加または減少させるように、3原色の中の緑の光の輝度を指示する波形信号、および画像信号生成部221から供給されたG信号を基に、LEDディスプレイ202に配置されている緑色LEDを、フレームの期間において、時間的に連続的に輝度が増加または減少するように発光させる緑色LED表示制御信号を生成する。LED表示制御部222-2は、生成した緑色LED表示制御信号をLEDディスプレイ202に供給する。

40

【0206】

LED表示制御部222-3は、DAC142-3から供給された、フレームに同期して、フレームの期間において、時間的に連続的に増加または減少させるように、3原色の中の青の光の輝度を指示する波形信号、および画像信号生成部221から供給されたB信号を基に、LEDディスプレイ202に配置されている青色LEDを、フレームの期間において、時間的に連続的に輝度が増加または減少するように発光させる青色LED表示制御信号を生成する。LED表示制御部222-3は、生成した青色LED表示制御信号をLEDディスプレイ202に供給する。

【0207】

50

LEDディスプレイ 202 は、LED表示制御部 222 - 1 乃至LED表示制御部 222 - 3 からそれぞれ供給された、赤色LED表示制御信号、緑色LED表示制御信号、および青色LED表示制御信号を基に、フレームの期間において、時間的に連続的に輝度が増加または減少するように赤色LED、緑色LED、および青色LEDをそれぞれ発光させる。

【0208】

以上のように、自発光型の表示装置においても、より少ないフレームレートで、動きボケおよびジャーキネスが知覚されにくい画像を表示させることができる。

【0209】

なお、本発明は、反射型液晶若しくは透過型液晶を用いたフロントプロジェクタ若しくはリアプロジェクタなどの反射投影型若しくは透過投影型の表示装置、直視型の液晶ディスプレイに代表される透過直視型の表示装置、またはLED若しくはEL (Electro Luminescence) などの発光素子をアレイ状に配置した自発光型の表示装置などにも適用することができる。

10

【0210】

また、本発明は、いわゆるプログレッシブ方式により動画像を表示する表示装置に限らず、いわゆるインターレース方式により動画像を表示する表示装置にも同様に適用することができる。

【0211】

なお、表示装置には、例えば、いわゆるノート型のパーソナルコンピュータ、PDA (Personal Digital Assistant)、携帯電話機、またはデジタルビデオカメラなど、表示機能と他の機能とが設けられている装置が含まれる。

20

【0212】

このように、フレームの期間において、所定の輝度で光源を発光させるようにした場合には、画像を表示させることができる。また、フレームの期間のそれぞれにおいて、画面の輝度を時間的に連続的に増加させるか、または画面の輝度を時間的に連続的に減少させるようにした場合には、表示が各フレームの期間中保持される、いわゆるホールド型の表示装置において、より少ないフレームレートで、動きボケおよびジャーキネスが知覚されにくい画像を表示させることができる。

【0213】

上述した一連の処理は、ハードウェアにより実行させることもできるが、ソフトウェアにより実行させることもできる。一連の処理をソフトウェアにより実行させる場合には、そのソフトウェアを構成するプログラムが、専用のハードウェアに組み込まれているコンピュータ、または、各種のプログラムをインストールすることで、各種の機能を実行することが可能な、例えば汎用のパーソナルコンピュータなどに、記録媒体からインストールされる。

30

【0214】

この記録媒体は、図1、図11、図13、図14、図16、または図17に示すように、コンピュータとは別に、ユーザにプログラムを提供するために配布される、プログラムが記録されている磁気ディスク31 (フレキシブルディスクを含む)、光ディスク32 (CD-ROM (Compact Disc-Read Only Memory)、DVD (Digital Versatile Disc)を含む)、光磁気ディスク33 (MD (Mini-Disc) (商標)を含む)、若しくは半導体メモリ34などよりなるパッケージメディアにより構成されるだけでなく、コンピュータに予め組み込まれた状態でユーザに提供される、プログラムが記録されているROMや、ハードディスクなどで構成される。

40

【0215】

なお、上述した一連の処理を実行させるプログラムは、必要に応じてルータ、モデムなどのインタフェースを介して、ローカルエリアネットワーク、インターネット、デジタル衛星放送といった、有線または無線の通信媒体を介してコンピュータにインストールされるようにしてもよい。

【0216】

50

また、本明細書において、記録媒体に格納されるプログラムを記述するステップは、記載された順序に沿って時系列的に行われる処理はもちろん、必ずしも時系列的に処理されなくとも、並列的あるいは個別に実行される処理をも含むものである。

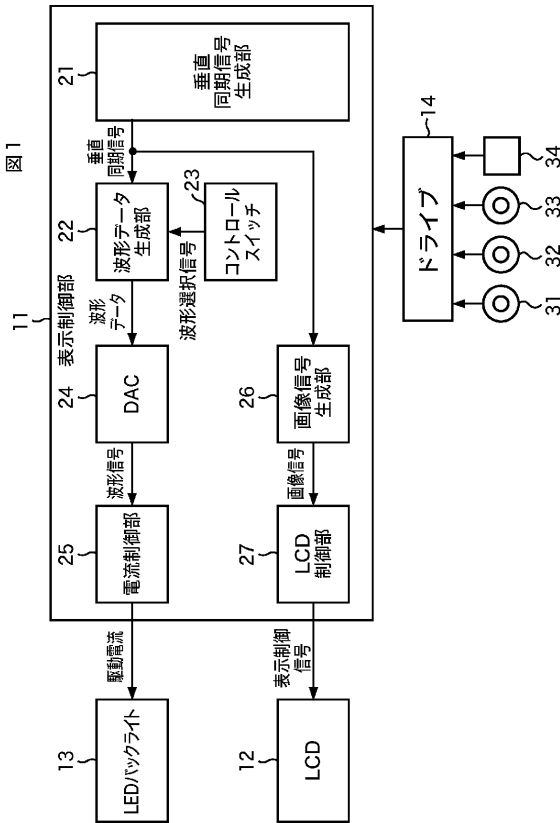
【符号の説明】

【0217】

11 表示制御部, 12 LCD, 13 LEDバックライト, 21 垂直同期信号生成部, 22 波形データ生成部, 24 DAC, 25 電流制御部, 31 磁気ディスク, 32 光ディスク, 33 光磁気ディスク, 34 半導体メモリ, 51 表示制御部, 71 垂直同期信号生成部, 72 動き量検出部, 74 波形データ生成部, 75 波形特性算出部, 81 基準発光強度記憶部, 101 表示制御部, 111 PWM駆動電流生成部, 131 表示制御部, 132 赤色LEDバックライト, 133 緑色LEDバックライト, 134 青色LEDバックライト, 141 波形データ生成部, 142-1乃至142-3 DAC, 143-1乃至143-3 電流制御部, 151 分光視感効率データテーブル, 152 特性値補正部, 171 表示制御部, 172 LCD, 173 シャッタ, 174 ランプ, 181 波形データ生成部, 182 DAC, 201 表示制御部, 202 LEDディスプレイ, 222-1乃至222-3 LED表示制御部

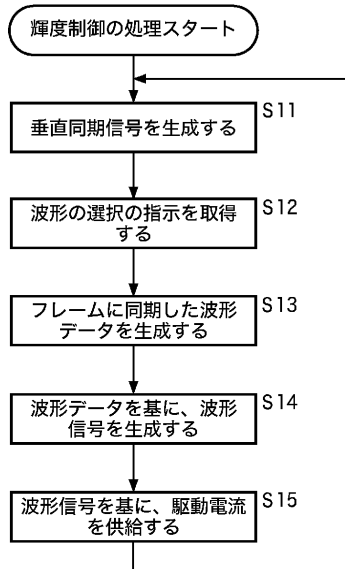
10

【図1】



【図2】

図2



【 図 3 】

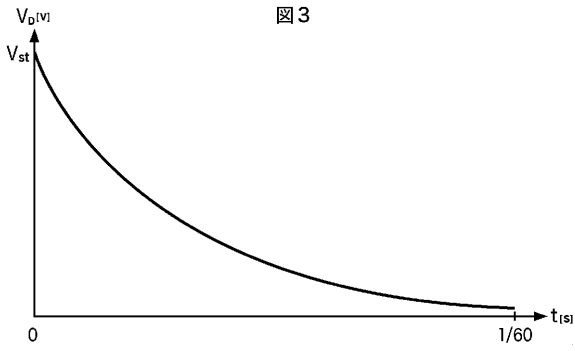


図 3

【 図 4 】

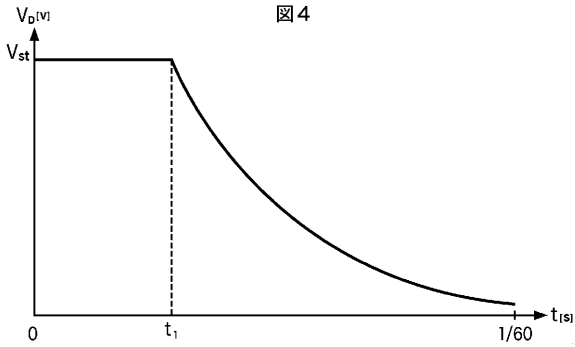


図 4

【 図 5 】

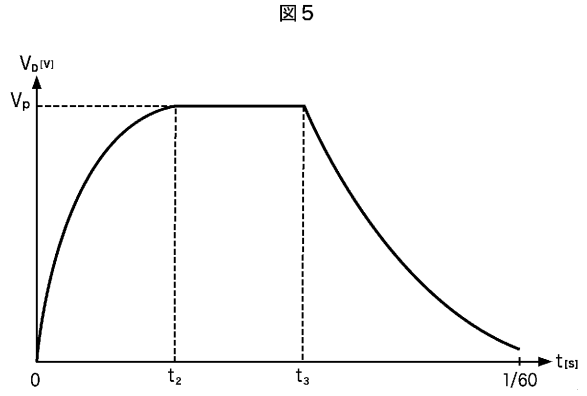


図 5

【 図 6 】

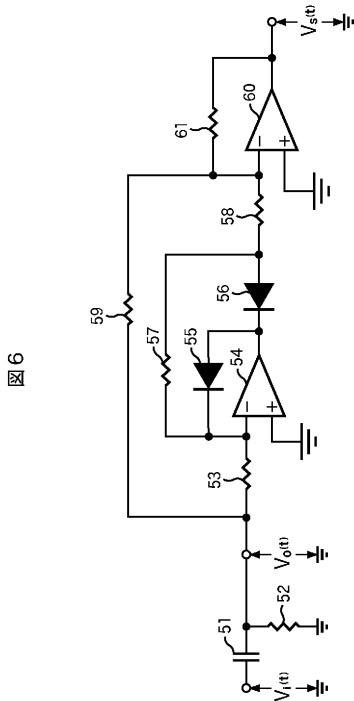


図 6

【 図 7 】

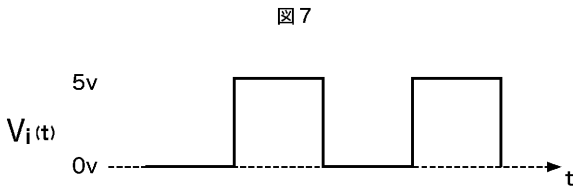


図 7

【 図 8 】

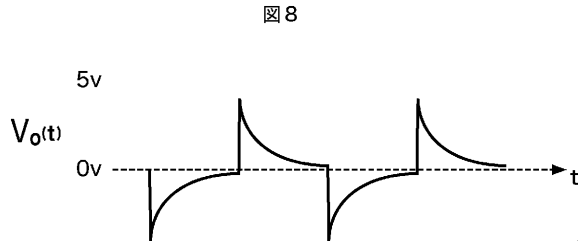


図 8

【 図 9 】

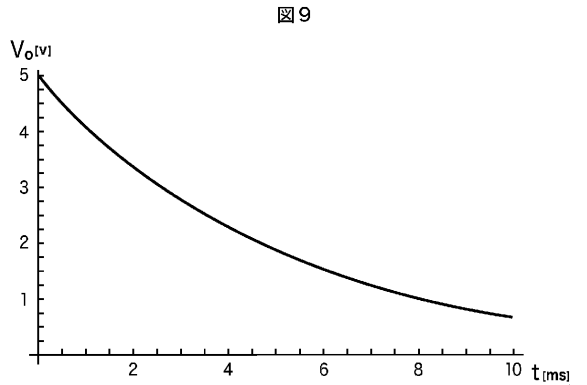


図 9

【 図 10 】

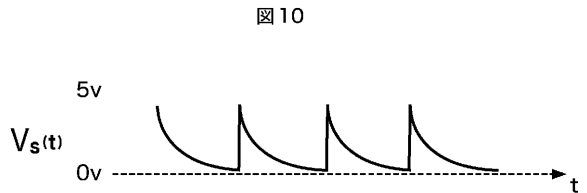
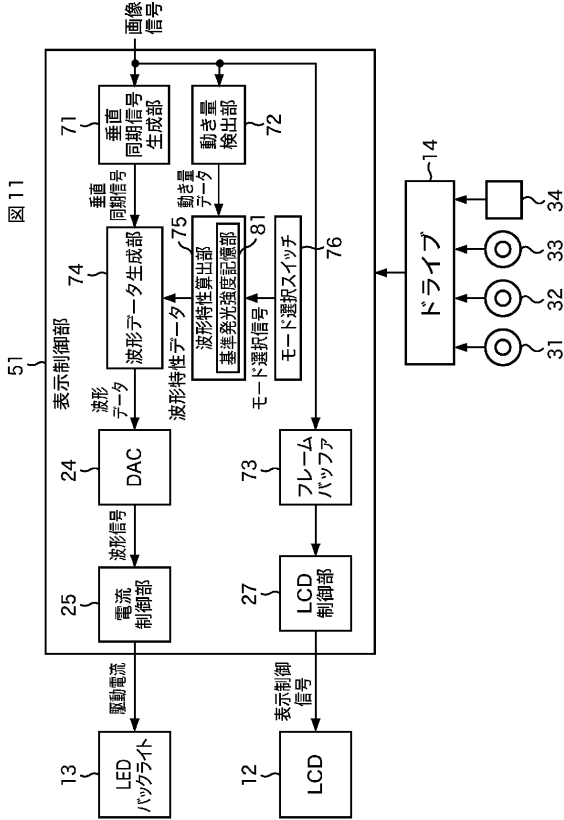


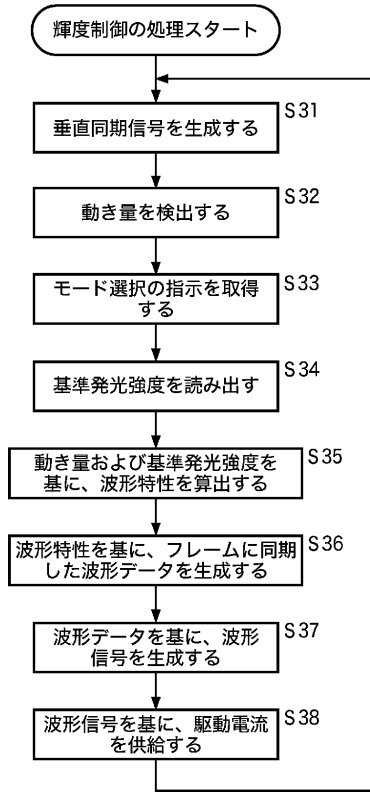
図 10

【図 1 1】

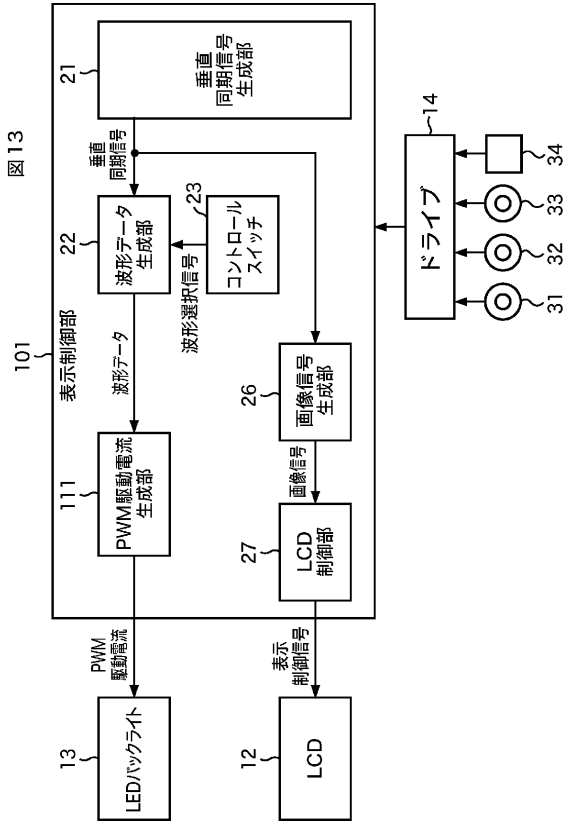


【図 1 2】

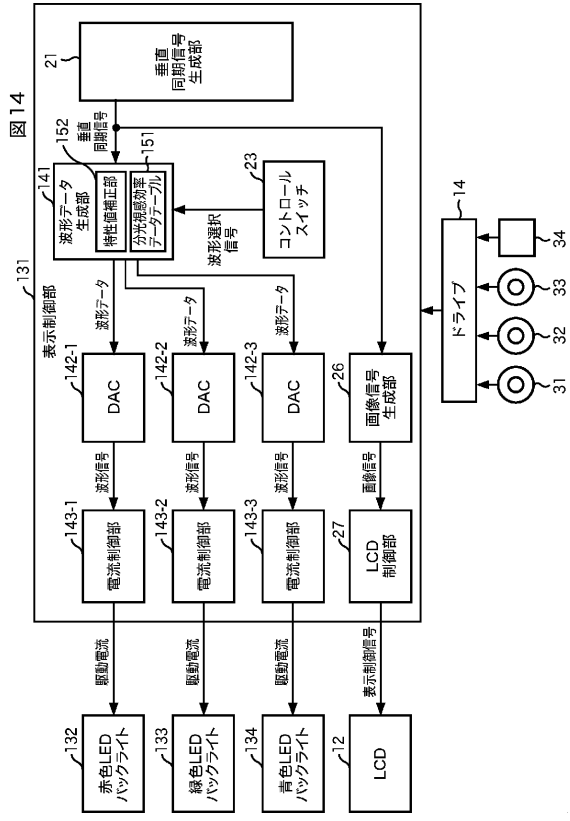
図 12



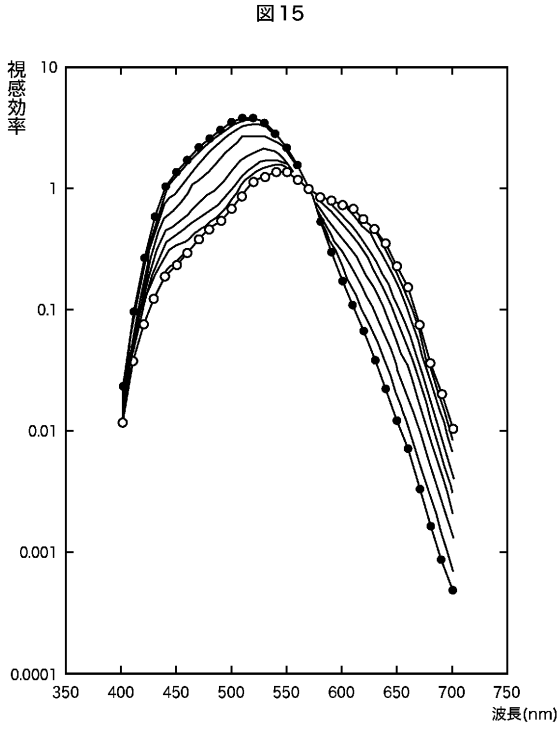
【図 1 3】



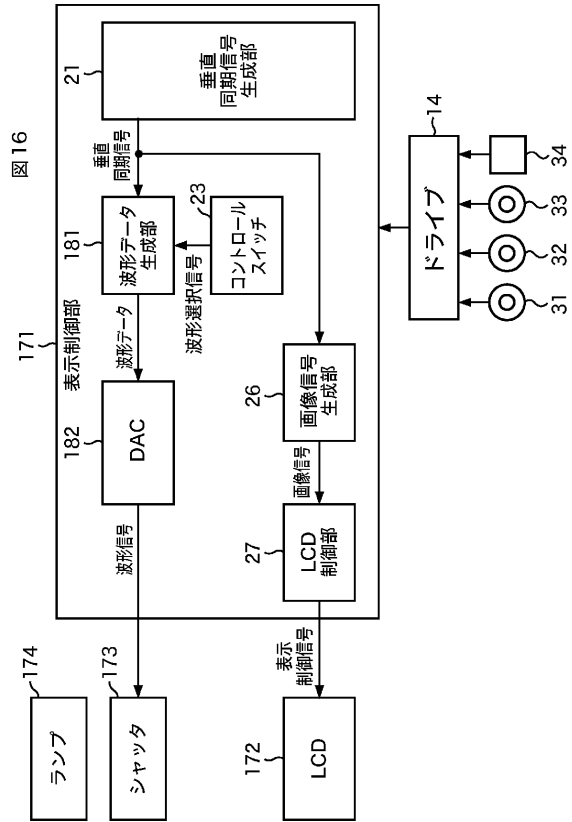
【図 1 4】



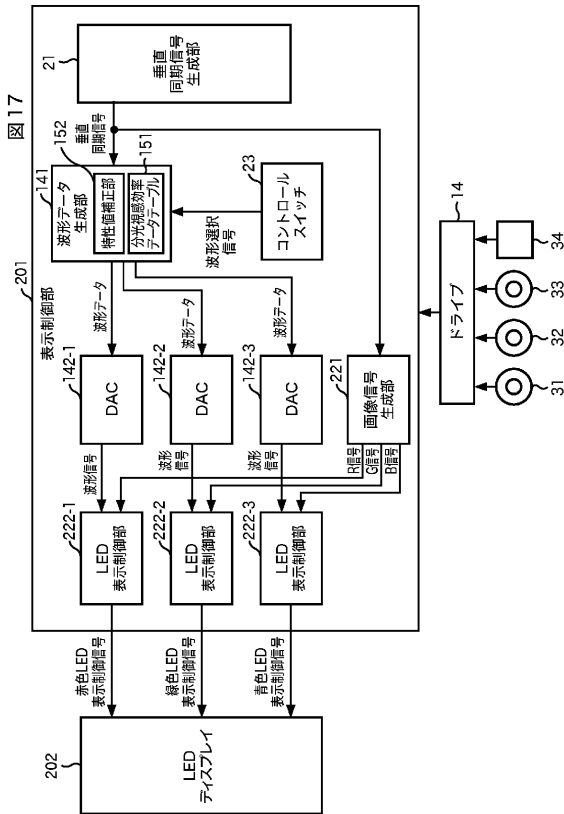
【図 15】



【図 16】



【図 17】



专利名称(译)	显示设备和方法，记录介质和程序		
公开(公告)号	JP2009134299A	公开(公告)日	2009-06-18
申请号	JP2009000111	申请日	2009-01-05
[标]申请(专利权)人(译)	索尼公司		
申请(专利权)人(译)	索尼公司		
[标]发明人	黒木義彦		
发明人	黒木 義彦		
IPC分类号	G09G3/36 G09G3/34 G09G3/20 G02F1/133 H04N5/66 H04N9/30		
FI分类号	G09G3/36 G09G3/34.J G09G3/20.642.L G09G3/20.641.R G09G3/20.611.E G09G3/20.621.A G02F1/133.510 G02F1/133.535 G02F1/133.570 H04N5/66.102.B H04N9/30		
F-TERM分类号	2H093/NC21 2H093/NC29 2H093/NC50 2H093/NC65 2H093/ND17 2H093/ND32 2H093/ND58 2H093/NE06 2H093/NH16 2H093/NH18 5C006/AA01 5C006/AA02 5C006/AA22 5C006/AF13 5C006/AF19 5C006/AF44 5C006/AF46 5C006/AF51 5C006/AF53 5C006/AF71 5C006/AF82 5C006/BB15 5C006/BB28 5C006/BB29 5C006/BF02 5C006/BF14 5C006/BF16 5C006/BF24 5C006/BF25 5C006/BF28 5C006/BF36 5C006/BF37 5C006/EA01 5C006/EC11 5C006/FA04 5C006/FA12 5C006/FA16 5C006/FA23 5C006/FA29 5C058/AA06 5C058/BA25 5C060/JA09 5C080/AA07 5C080/AA10 5C080/BB05 5C080/CC03 5C080/DD02 5C080/DD06 5C080/DD08 5C080/EE19 5C080/EE25 5C080/EE26 5C080/EE28 5C080/FF11 5C080/GG02 5C080/GG05 5C080/GG13 5C080/GG17 5C080/JJ02 5C080/JJ04 5C080/JJ05 5C080/JJ07 5C080/KK43 2H193/ZC25 2H193/ZC26 2H193/ZF16 2H193/ZG03 2H193/ZG14 2H193/ZG16 2H193/ZG23 2H193/ZG27 2H193/ZG35 2H193/ZG41 2H193/ZG43 2H193/ZG48 2H193/ZG50 2H193/ZG53 2H193/ZG56 2H193/ZH23 2H193/ZH40 2H193/ZH57 2H193/ZR02		
代理人(译)	西川 孝		
外部链接	Espacenet		

摘要(译)

在所谓的保持型显示设备中，显示其中难以以较小的帧速率感知运动模糊和急动的图像。在LCD 12中，在每个帧周期中保持屏幕的每个像素的显示。显示控制单元11控制LCD12的显示，以便在每个帧周期中在时间上连续地增加屏幕的亮度，或者在时间上连续地降低屏幕的亮度。本发明可以应用于显示装置。点域1

