

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】令和 1 年 7 月 18 日 (2019.7.18)

【公開番号】特開 2018-22061 (P2018-22061A)

【公開日】平成 30 年 2 月 8 日 (2018.2.8)

【年通号数】公開・登録公報 2018-005

【出願番号】特願 2016-153644 (P2016-153644)

【国際特許分類】

G 0 9 G 3/20 (2006.01)

G 0 9 G 3/36 (2006.01)

G 0 9 G 3/3233 (2016.01)

G 0 9 G 3/3291 (2016.01)

G 0 9 F 9/46 (2006.01)

G 0 9 F 9/30 (2006.01)

G 0 9 F 9/33 (2006.01)

G 0 9 F 9/37 (2006.01)

G 0 2 F 1/133 (2006.01)

H 0 1 L 51/50 (2006.01)

【 F I 】

G 0 9 G 3/20 6 2 3 Q

G 0 9 G 3/20 6 2 4 B

G 0 9 G 3/20 6 4 2 K

G 0 9 G 3/36

G 0 9 G 3/20 6 2 1 B

G 0 9 G 3/20 6 2 3 F

G 0 9 G 3/20 6 4 1 C

G 0 9 G 3/20 6 4 2 F

G 0 9 G 3/20 6 1 1 A

G 0 9 G 3/3233

G 0 9 G 3/3291

G 0 9 G 3/20 6 8 0 H

G 0 9 G 3/20 6 8 0 E

G 0 9 G 3/20 6 3 3 R

G 0 9 F 9/46 Z

G 0 9 F 9/30 3 8 0

G 0 9 F 9/33

G 0 9 F 9/37

G 0 9 F 9/30 3 6 5

G 0 2 F 1/133 5 5 0

H 0 5 B 33/14 A

【手続補正書】

【提出日】令和 1 年 6 月 10 日 (2019.6.10)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

コントローラとソースドライバと画素部とを有し、

前記画素部は、第 1 の画素と第 2 の画素とを有し、

前記第 1 の画素は、第 1 のサブ画素と第 2 のサブ画素とを有し、

前記第 2 の画素は、第 3 のサブ画素と第 4 のサブ画素とを有し、

前記第 1 のサブ画素と前記第 3 のサブ画素とは、第 1 ラインに含まれ、

前記第 2 のサブ画素と前記第 4 のサブ画素とは、第 2 ラインに含まれ、

前記コントローラは、1 フレーム分の第 1 の画像信号と、1 フレーム分の第 2 の画像信号とを、前記第 1 の画素と前記第 2 の画素との配列順に合わせて並び替えることで、第 3 の画像信号を生成する機能を有し、

前記コントローラは、前記第 3 の画像信号を、前記第 1 のサブ画素と前記第 2 のサブ画素と前記第 3 のサブ画素と前記第 4 のサブ画素との配列順に合わせて並び替えることで、第 4 の画像信号を生成する機能を有し、

前記ソースドライバは、前記第 4 の画像信号を前記第 1 のサブ画素と前記第 2 のサブ画素と前記第 3 のサブ画素と前記第 4 のサブ画素とに供給する機能を有し、

前記第 1 のサブ画素または前記第 2 のサブ画素の一方は、液晶素子を有し、

前記第 1 のサブ画素または前記第 2 のサブ画素の他方は、発光素子を有し、

前記第 3 のサブ画素または前記第 4 のサブ画素の一方は、液晶素子を有し、

前記第 3 のサブ画素または前記第 4 のサブ画素の他方は、発光素子を有する表示装置。

【請求項 2】

請求項 1 において、

前記第 4 の画像信号が、前記第 1 のサブ画素に対応する電位の極性の情報と、前記第 2 のサブ画素に対応する電位の極性の情報と、前記第 3 のサブ画素に対応する電位の極性の情報と、前記第 4 のサブ画素に対応する電位の極性の情報と、を有しており、

前記ソースドライバは、前記第 1 のサブ画素に対応する電位の極性の情報と、前記第 2 のサブ画素に対応する電位の極性の情報と、前記第 3 のサブ画素に対応する電位の極性の情報と、前記第 4 のサブ画素に対応する電位の極性の情報と、を用いて前記第 4 の画像信号をデジタルからアナログに変換する機能を有する表示装置。

专利名称(译)	表示装置		
公开(公告)号	JP2018022061A5	公开(公告)日	2019-07-18
申请号	JP2016153644	申请日	2016-08-04
[标]申请(专利权)人(译)	株式会社半导体能源研究所		
申请(专利权)人(译)	半导体能源研究所有限公司		
当前申请(专利权)人(译)	半导体能源研究所有限公司		
[标]发明人	青木健 黒川義元		
发明人	青木 健 黒川 義元		
IPC分类号	G09G3/20 G09G3/36 G09G3/3233 G09G3/3291 G09F9/46 G09F9/30 G09F9/33 G09F9/37 G02F1/133 H01L51/50		
FI分类号	G09G3/20.623.Q G09G3/20.624.B G09G3/20.642.K G09G3/36 G09G3/20.621.B G09G3/20.623.F G09G3/20.641.C G09G3/20.642.F G09G3/20.611.A G09G3/3233 G09G3/3291 G09G3/20.680.H G09G3/20.680.E G09G3/20.633.R G09F9/46.Z G09F9/30.380 G09F9/33 G09F9/37 G09F9/30.365 G02F1/133.550 H05B33/14.A		
F-TERM分类号	2H193/ZA04 2H193/ZA07 2H193/ZA08 2H193/ZA32 2H193/ZA37 2H193/ZC25 2H193/ZF12 2H193/ZF16 2H193/ZF18 2H193/ZP16 3K107/AA01 3K107/BB01 3K107/CC41 3K107/CC45 3K107/EE03 3K107/EE57 3K107/EE65 5C006/AA02 5C006/AA09 5C006/AA16 5C006/AA22 5C006/AC11 5C006/AC21 5C006/AC24 5C006/AC26 5C006/AF03 5C006/AF04 5C006/AF22 5C006/AF24 5C006/AF25 5C006/AF26 5C006/AF42 5C006/AF43 5C006/AF44 5C006/AF46 5C006/AF51 5C006/AF52 5C006/AF63 5C006/AF68 5C006/AF69 5C006/AF72 5C006/AF73 5C006/AF83 5C006/AF85 5C006/BA01 5C006/BA12 5C006/BA13 5C006/BA15 5C006/BA16 5C006/BA19 5C006/BB08 5C006/BB16 5C006/BB21 5C006/BB28 5C006/BB29 5C006/BC03 5C006/BC06 5C006/BC12 5C006/BC16 5C006/BC22 5C006/BC23 5C006/BC24 5C006/BF02 5C006/BF03 5C006/BF04 5C006/BF05 5C006/BF11 5C006/BF24 5C006/BF25 5C006/BF38 5C006/BF39 5C006/BF42 5C006/BF46 5C006/EA01 5C006/EB05 5C006/EC02 5C006/EC05 5C006/FA04 5C006/FA16 5C006/FA33 5C006/FA36 5C006/FA42 5C006/FA48 5C006/FA54 5C006/FA56 5C080/AA06 5C080/AA07 5C080/AA10 5C080/AA17 5C080/BB08 5C080/CC03 5C080/CC08 5C080/DD02 5C080/DD04 5C080/DD07 5C080/DD23 5C080/DD25 5C080/DD26 5C080/DD29 5C080/EE01 5C080/EE19 5C080/EE28 5C080/EE29 5C080/EE30 5C080/FF03 5C080/FF11 5C080/FF13 5C080/HH09 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ06 5C080/KK04 5C080/KK07 5C080/KK43 5C080/KK49 5C080/KK50 5C094/AA51 5C094/BA23 5C094/BA27 5C094/BA43 5C094/BA52 5C094/BA62 5C094/BA75 5C094/CA19 5C094/CA20 5C094/DA03 5C094/DA09 5C094/DB01 5C094/GA10 5C094/HA03 5C094/HA07 5C094/HA08 5C380/AA01 5C380/AA03 5C380/AA08 5C380/AB08 5C380/AB09 5C380/AB11 5C380/AB12 5C380/AB16 5C380/AB21 5C380/AB34 5C380/AB36 5C380/AB37 5C380/AB40 5C380/AB41 5C380/AB42 5C380/AB45 5C380/AB46 5C380/AC02 5C380/AC08 5C380/AC09 5C380/AC11 5C380/AC12 5C380/BA01 5C380/BA06 5C380/BA10 5C380/BA12 5C380/BA22 5C380/BA43 5C380/BB12 5C380/BB13 5C380/BB17 5C380/BB19 5C380/BB23 5C380/BD02 5C380/CA04 5C380/CA12 5C380/CA16 5C380/CA17 5C380/CA23 5C380/CA26 5C380/CA32 5C380/CA48 5C380/CA52 5C380/CA53 5C380/CA57 5C380/CB27 5C380/CB37 5C380/CC27 5C380/CC33 5C380/CC52 5C380/CC62 5C380/CC77 5C380/CD012 5C380/CD013 5C380/CD022 5C380/CE04 5C380/CE12 5C380/CE13 5C380/CE21 5C380/CF02 5C380/CF03 5C380/CF06 5C380/CF07 5C380/CF09 5C380/CF22 5C380/CF24 5C380/CF48 5C380/CF53 5C380/CF62 5C380/CF66 5C380/CF68 5C380/DA06 5C380/DA32 5C380/DA35 5C380/DA41 5C380/DA42 5C380/DA49 5C380/DA55 5C380/DA56 5C380/DA58 5C380/EA16		

摘要(译)

一种显示装置，能够根据像素的排列对与每个显示元件对应的图像信号进行信号处理。当一个像素包括具有诸如液晶元件的第一显示元件的子像素和具有诸如发光元件的第二显示元件的子像素时，该像素具有第一显示元件将与子像素相对应的一帧图像数据写入存储器中，并且将与具有第二显示元件的子像素相对应的一帧图像数据写入存储器在记忆中。请注意，将图像数据写入存储器的顺序可以颠倒。随后，根据像素的排列顺序读出具有第一显示元件的子像素的图像数据和具有第二显示元件的子像素的图像数据，并将其写入存储器中。按排列顺序排序。