

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
【部門区分】第 6 部門第 2 区分
【発行日】令和 1 年 5 月 9 日 (2019.5.9)

【公開番号】特開 2016-184163 (P2016-184163A)
【公開日】平成 28 年 10 月 20 日 (2016.10.20)
【年通号数】公開・登録公報 2016-060
【出願番号】特願 2016-60455 (P2016-60455)
【国際特許分類】

G 0 2 F 1/1343 (2006.01)

G 0 2 F 1/1368 (2006.01)

H 0 1 L 29/786 (2006.01)

【F I】

G 0 2 F 1/1343

G 0 2 F 1/1368

H 0 1 L 29/78 6 1 8 B

【手続補正書】

【提出日】平成 31 年 3 月 22 日 (2019.3.22)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】表示装置及び電子機器

【手続補正 2】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

画素を有し、

前記画素は、第 1 の電極と、第 2 の電極と、液晶と、基板と、を有し、

前記第 1 の電極及び前記第 2 の電極は、前記基板上に設けられ、

前記液晶は、前記第 1 の電極及び前記第 2 の電極の間に生じる電界で動作し、

前記画素は、上面視において、前記第 1 の電極と前記第 2 の電極の間隔が一定である第 1 の領域と、前記第 1 の電極と前記第 2 の電極の間隔が前記第 1 の領域とは異なる第 2 の領域を有する、表示装置。

【請求項 2】

画素を有し、

前記画素は、第 1 乃至第 3 の電極と、液晶と、第 1 の基板と、第 2 の基板を有し、

前記第 1 の電極及び前記第 2 の電極は、前記第 1 の基板上に設けられ、

前記第 3 の電極は、前記第 2 の基板の前記第 1 の基板と対向する側に設けられ、

前記液晶は、前記第 1 の電極乃至第 3 の電極の間に生じる電界で動作し、

前記画素は、上面視において、前記第 1 の電極と前記第 2 の電極の間隔が一定である第 1 の領域と、前記第 1 の電極と前記第 2 の電極の間隔が前記第 1 の領域とは異なる第 2 の領域を有する、表示装置。

【請求項 3】

画素を有し、

前記画素は、第 1 の電極と、第 2 の電極と、液晶と、基板と、スイッチング素子を有し

、

前記第 1 の電極及び前記第 2 の電極は、前記基板上に設けられ、

前記液晶は、前記第 1 の電極及び前記第 2 の電極の間に生じる電界で動作し、

前記画素は、上面視において、前記第 1 の電極と前記第 2 の電極の間隔が一定である第 1 の領域と、前記第 1 の電極と前記第 2 の電極の間隔が前記第 1 の領域とは異なる第 2 の領域を有する、表示装置。

【請求項 4】

画素を有し、

前記画素は、第 1 乃至第 3 の電極と、液晶と、第 1 の基板と、第 2 の基板と、スイッチング素子を有し、

前記第 1 の電極及び前記第 2 の電極は、前記第 1 の基板上に設けられ、

前記第 3 の電極は、前記第 2 の基板の前記第 1 の基板と対向する側に設けられ、

前記液晶は、前記第 1 の電極乃至前記第 3 の電極の間に生じる電界で動作し、

前記画素は、上面視において、前記第 1 の電極と前記第 2 の電極の間隔が一定である第 1 の領域と、前記第 1 の電極と前記第 2 の電極の間隔が前記第 1 の領域とは異なる第 2 の領域を有する、表示装置。

【請求項 5】

請求項 3 または請求項 4 のいずれかーにおいて、

前記スイッチング素子は前記第 1 の基板上に設けられている、表示装置。

【請求項 6】

請求項 3 または請求項 4 のいずれかーにおいて、

前記スイッチング素子は電界効果型トランジスタである、表示装置。

【請求項 7】

請求項 3 または請求項 4 のいずれかーにおいて、

前記スイッチング素子は酸化物半導体を有する、表示装置。

【請求項 8】

請求項 1 乃至請求項 7 のいずれか一つに記載の表示装置と、

スイッチ、スピーカ、表示部または筐体と、を有する電子機器。

专利名称(译)	表示装置及び电子机器		
公开(公告)号	JP2016184163A5	公开(公告)日	2019-05-09
申请号	JP2016060455	申请日	2016-03-24
[标]申请(专利权)人(译)	株式会社半导体能源研究所		
申请(专利权)人(译)	半导体能源研究所有限公司		
[标]发明人	窪田 勇介 久保田 大介		
发明人	窪田 勇介 久保田 大介		
IPC分类号	G02F1/1343 G02F1/1368 H01L29/786		
CPC分类号	G02F1/134309 G02F1/134363 G02F1/1362 G02F2001/134381 G02F1/136227 G02F2001/134372 G02F2001/136295 G02F1/1368		
FI分类号	G02F1/1343 G02F1/1368 H01L29/78.618.B		
F-TERM分类号	2H092/GA14 2H092/GA17 2H092/JA26 2H092/JB05 2H092/JB13 2H092/JB23 2H092/JB32 2H092/JB69 2H092/KA08 2H092/QA09 2H192/AA24 2H192/BB04 2H192/BB33 2H192/BB53 2H192/BB55 2H192/BB64 2H192/BB66 2H192/BB82 2H192/BC31 2H192/CB05 2H192/CC17 2H192/CC57 2H192/DA12 2H192/JA33 5F110/BB02 5F110/CC01 5F110/CC07 5F110/DD01 5F110/DD02 5F110/DD03 5F110/DD04 5F110/DD05 5F110/EE01 5F110/EE02 5F110/EE03 5F110/EE04 5F110/EE06 5F110/EE07 5F110/EE14 5F110/EE15 5F110/EE30 5F110/EE44 5F110/FF00 5F110/FF02 5F110/FF03 5F110/FF04 5F110/FF09 5F110/FF28 5F110/FF30 5F110/FF36 5F110/GG01 5F110/GG06 5F110/GG07 5F110/GG13 5F110/GG14 5F110/GG15 5F110/GG16 5F110/GG17 5F110/GG19 5F110/GG24 5F110/GG25 5F110/GG28 5F110/GG29 5F110/GG32 5F110/GG33 5F110/GG34 5F110/GG35 5F110/GG43 5F110/GG51 5F110/GG52 5F110/GG58 5F110/HJ12 5F110/HJ13 5F110/HJ18 5F110/HJ30 5F110/HK01 5F110/HK02 5F110/HK03 5F110/HK04 5F110/HK06 5F110/HK07 5F110/HK21 5F110/HK22 5F110/HK33 5F110/HK42 5F110/NN05 5F110/NN22 5F110/NN23 5F110/NN24 5F110/NN28 5F110/NN34 5F110/NN35 5F110/NN40 5F110/NN44 5F110/NN72 5F110/NN73 5F110/QQ16		
优先权	2015065357 2015-03-26 JP		
其他公开文献	JP2016184163A		

摘要(译)

发明内容要解决的问题：提供一种具有低功耗和高显示质量的显示装置。解决方案：显示装置包括第一和第二电极。一个像素包括其中第一电极和第二电极之间的距离恒定的区域和其中距离变化的区域，使得可以在预定区域中提供在切换液晶时的操作开始区域，从而改善液晶的操作的稳定性。像素区域被分成两个区域，并且液晶的切换在两个方向上发生，使得视角特性提高。此外，向第三电极提供电位抑制了液晶的取向紊乱，并提高了显示质量。选择图：图1