

(19) 日本国特許庁(JP)

再公表特許(A1)

(11) 国際公開番号

W02014/042073

発行日 平成28年8月18日 (2016.8.18)

(43) 国際公開日 平成26年3月20日 (2014.3.20)

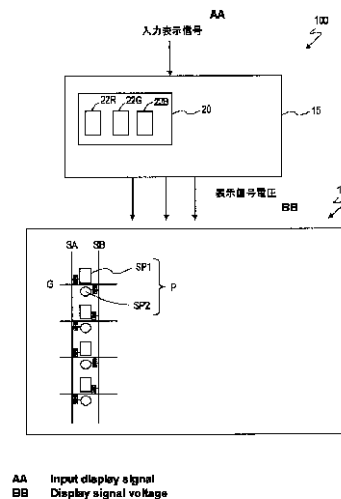
(51) Int.Cl.	F I	テーマコード (参考)
G09G 3/36 (2006.01)	G09G 3/36	2H193
G09G 3/20 (2006.01)	G09G 3/20 641C	5C006
G02F 1/133 (2006.01)	G09G 3/20 641P	5C080
	G09G 3/20 612U	
	G09G 3/20 642J	
審査請求 有 予備審査請求 未請求 (全 28 頁) 最終頁に続く		

出願番号	特願2014-535518 (P2014-535518)	(71) 出願人	000005049
(21) 国際出願番号	PCT/JP2013/073970		シャープ株式会社
(22) 国際出願日	平成25年9月5日 (2013.9.5)		大阪府大阪市阿倍野区長池町22番22号
(31) 優先権主張番号	特願2012-201917 (P2012-201917)	(74) 代理人	100101683
(32) 優先日	平成24年9月13日 (2012.9.13)		弁理士 奥田 誠司
(33) 優先権主張国	日本国 (JP)	(74) 代理人	100155000
			弁理士 喜多 修市
		(74) 代理人	100139930
			弁理士 山下 亮司
		(74) 代理人	100125922
			弁理士 三宅 章子
		(74) 代理人	100135703
			弁理士 岡部 英隆
		(74) 代理人	100184985
			弁理士 田中 悠
		最終頁に続く	

(54) 【発明の名称】 液晶表示装置

(57) 【要約】

本発明の実施形態による液晶表示装置(100)は、複数のカラー表示画素(CP)が異なる色を呈する3以上の画素(P)を有し、画素(P)は、第1TFT(T1)を介して第1ソースバスライン(SA)に電気的に接続された第1副画素(SP1)と、第2TFT(T2)を介して第2ソースバスライン(SB)に電気的に接続された第2副画素(SP2)とを有し、制御回路(15)は、入力表示信号によって与えられる画素(P)が呈すべき階調および、画素(P)が属するカラー表示画素(CP)に含まれる残りの2以上の画素(P)が呈すべき階調に基づいて、画素(P)の第1副画素(SP1)および第2副画素(SP2)にそれぞれ供給する第1表示信号電圧および第2表示信号電圧を生成し、第1ソースバスライン(SA)および第2ソースバスライン(SB)にそれぞれ出力するように構成されている。



【特許請求の範囲】

【請求項 1】

行および列を有するマトリクス状に配列された複数の画素と、

前記複数の画素が呈すべき階調を与える入力表示信号を受けて、前記複数の画素のそれぞれに表示信号電圧を供給する制御回路とを有する液晶表示装置であって、

前記複数の画素は、複数のカラー表示画素を形成し、前記複数のカラー表示画素のそれぞれは異なる色を呈する 3 以上の画素を有し、

前記複数の画素のそれぞれは、第 1 T F T を介して第 1 ソースバスラインに電氣的に接続された第 1 副画素と、第 2 T F T を介して第 2 ソースバスラインに電氣的に接続された第 2 副画素とを有し、

前記制御回路は、前記入力表示信号によって与えられる前記複数の画素の内の任意のある画素が呈すべき階調および、前記任意のある画素が属するカラー表示画素に含まれる残りの 2 以上の画素が呈すべき階調に基づいて、前記任意のある画素の前記第 1 副画素および第 2 副画素にそれぞれ供給する第 1 表示信号電圧および第 2 表示信号電圧を生成し、前記第 1 ソースバスラインおよび前記第 2 ソースバスラインにそれぞれ出力するように構成されている、液晶表示装置。

【請求項 2】

前記制御回路は、前記任意のある画素が呈すべきある 1 つの階調について、前記残りの 2 以上の画素が呈すべき階調に応じて、2 つ以上の異なる絶対値を有する前記第 1 表示信号電圧および前記第 2 表示信号電圧を生成することができる、請求項 1 に記載の液晶表示装置。

【請求項 3】

前記複数のカラー表示画素の内の任意のあるカラー表示画素が、第 1 画素から第 m 画素までの m 個の画素を含み、ここで m は 3 以上の整数であって、前記第 1 画素から前記第 m 画素までの各画素の呈すべき階調をそれぞれ第 1 階調 $G L 1$ から第 m 階調 $G L m$ とし、

前記第 1 画素から前記第 m 画素がそれぞれ前記第 1 階調 $G L 1$ から前記第 m 階調 $G L m$ を呈した際のそれぞれの正面視角における輝度を最高階調を呈した際の正面視角における輝度を 1 として規格化した輝度を第 1 正面規格化輝度 $N L 1$ から第 m 正面規格化輝度 $N L m$ とし、斜め 60° 視角における輝度を最高階調を呈した際の斜め 60° 視角における輝度を 1 として規格化した輝度を第 1 斜め視角規格化輝度 $I L 1$ から第 m 斜め視角規格化輝度 $I L m$ とするとき、

前記制御回路は、前記第 1 正面規格化輝度 $N L 1$ から前記第 m 正面規格化輝度 $N L m$ を、前記第 1 正面規格化輝度 $N L 1$ から前記第 m 正面規格化輝度 $N L m$ の内で最も大きい値で規格化したそれぞれの正面画素間輝度比と、前記第 1 斜め視角規格化輝度 $I L 1$ から前記第 m 斜め視角規格化輝度 $I L m$ を、前記第 1 斜め視角規格化輝度 $I L 1$ から前記第 m 斜め視角規格化輝度 $I L m$ の内で最も大きい値で規格化したそれぞれの斜め 60° 画素間輝度比との差の最大値が、0.25 以下となるように、前記第 1 画素から前記第 m 画素のそれぞれの前記第 1 副画素および前記第 2 副画素にそれぞれ供給する前記第 1 表示信号電圧および前記第 2 表示信号電圧を生成するように構成されている、請求項 1 または 2 に記載の液晶表示装置。

【請求項 4】

前記複数のカラー表示画素の内の任意のあるカラー表示画素が、第 1 画素から第 m 画素までの m 個の画素を含み、ここで m は 3 以上の整数であって、前記第 1 画素から前記第 m 画素までの各画素の呈すべき階調をそれぞれ第 1 階調 $G L 1$ から第 m 階調 $G L m$ とし、前記第 1 階調 $G L 1$ から前記第 m 階調 $G L m$ が少なくとも 2 つの異なる階調を含むとき、

前記制御回路は、前記第 1 階調 $G L 1$ から前記第 m 階調 $G L m$ の内の最も値の大きな階調を呈すべき画素の前記第 1 副画素および前記第 2 副画素にそれぞれ供給する前記第 1 表示信号電圧および前記第 2 表示信号電圧として絶対値が等しい電圧を生成するように構成されている、請求項 1 から 3 のいずれかに記載の液晶表示装置。

【請求項 5】

前記制御回路は、前記カラー表示画素が有する前記 m 個の画素の中で前記最高階調を呈する画素以外の複数の画素のそれぞれの前記第1副画素および前記第2副画素のそれぞれに供給する前記第1表示信号電圧と前記第2表示信号電圧との絶対値の差が最大になるように、前記第1表示信号電圧および前記第2表示信号電圧を生成するように構成されている、請求項4に記載の液晶表示装置。

【請求項6】

前記第1ソースバスラインおよび第2ソースバスラインは、前記列方向に延びており、前記複数の画素のそれぞれにおいて、前記第1副画素および第2副画素は、前記列方向に配列されており、

前記第1ソースバスラインから供給される前記第1表示信号電圧および前記第2ソースバスラインから供給される前記第2表示信号電圧の極性は、それぞれフレームにおいて一定である、請求項1から5のいずれかに記載の液晶表示装置。

10

【請求項7】

前記第1ソースバスラインから供給される前記第1表示信号電圧の極性と、前記第2ソースバスラインから供給される前記第2表示信号電圧の極性とは、フレームにおいて互いに逆である、請求項6に記載の液晶表示装置。

【請求項8】

前記複数の画素の中で、前記列方向に配列されている画素は、同一の色を呈する画素であって、

前記列方向に隣接する2つの画素に属し、前記第1ソースバスラインに電氣的に接続されている2つの副画素は、前記列方向に隣接している、請求項6または7に記載の液晶表示装置。

20

【請求項9】

前記複数のカラー表示画素のそれぞれは、赤色画素、緑色画素および青色画素を含む、請求項1から8のいずれかに記載の液晶表示装置。

【請求項10】

前記複数のカラー表示画素のそれぞれは、さらに黄色画素を含む、請求項9に記載の液晶表示装置。

【請求項11】

前記第1TFTおよび前記第2TFTは、活性層として酸化物半導体層を有し、前記酸化物半導体層は、 $In-Ga-Zn-O$ 系の半導体を含む、請求項1から10のいずれかに記載の液晶表示装置。

30

【発明の詳細な説明】

【技術分野】

【0001】

本発明は液晶表示装置に関し、特に、視角特性に優れた液晶表示装置に関する。

【背景技術】

【0002】

現在、TV用途などの液晶表示装置として、主に、垂直配向モード（VAモード）および横電界モード（IPSモード、FFSモードを含む）の液晶表示装置が用いられている。なお、横電界モードをIPSモードということがある。

40

【0003】

この内、VAモードの液晶表示装置は、IPSモードの液晶表示装置に比べ、 γ 特性の視角依存性が大きい。 γ 特性とは、入力階調－輝度特性である。一般に、観察方向（すなわち視角）は、表示面法線からの角（極角）と、表示面内の方位を示す方位角とで表される。VAモードの液晶表示装置の γ 特性は、特に、観察方向の極角に対する依存性が大きい。すなわち、正面（表示面法線方向）から観察したときの γ 特性と、斜め方向から観察したときの γ 特性とが互いに異なるので、階調表示状態が観察方向（極角）によって異なる。

【0004】

50

そこで、V Aモードの液晶表示装置における γ 特性の視角依存性を低減するために、例えば、本出願人による特許文献1に記載されているような、マルチ画素構造を有する液晶表示装置が実用化されている。マルチ画素構造とは、1つの画素が明るさの異なる複数の副画素を有する構造をいう。なお、本明細書において、「画素」は、液晶表示装置が表示を行う最小単位を指し、カラー液晶表示装置の場合は、個々の原色（典型的にはR、GまたはB）を表示する最小単位をいい、「ドット」と呼ばれることがある。

【0005】

マルチ画素構造を有する液晶表示装置の画素は、液晶層に互いに異なる電圧を印加できる複数の副画素を有している。例えば、画素は、少なくともある中間階調を表示するときに、異なる輝度を呈する2つの副画素を有する。2つの副画素で1つの画素を構成する場合、一方の副画素の輝度は、その画素が表示すべき輝度よりも高く（明副画素）、他方の副画素の輝度は、その画素が表示すべき輝度よりも低い（暗副画素）。

10

【0006】

マルチ画素構造は、画素分割構造とも呼ばれ、種々の方式のものが知られている。例えば、特許文献1の図1に示されている液晶表示装置の各画素は、2つの副画素を有し、2つの副画素にそれぞれ対応する2本のソースバスライン（表示信号線）から、2つの副画素に互いに異なる表示信号電圧が供給される。ここでは、この方式をソースダイレクトマルチ画素方式という。

【0007】

一方、特許文献1の図12に示されている液晶表示装置の各画素が有する2つの副画素には同じ表示信号電圧が供給される。ここで、図12に示されているように、副画素ごとに補助容量が設けられており、補助容量を構成する補助容量対向電極（CSバスラインに接続されている）を副画素ごとに電気的に独立とし、TFTがオンからオフに切り替わった後に、補助容量対向電極に供給する電圧（補助容量対向電圧という。）を変化させることによって、容量分割を利用して、2つの副画素の液晶層に印加される実効電圧を互いに異ならせている。ここでは、この方式をCSスイング方式という。CSスイング方式は、ソースダイレクト方式に比べて、ソースバスラインの本数を減らすことができるという利点がある。例示したように、各画素が2つの副画素を有する場合、CSスイング方式では、ソースダイレクト方式に比べて信号線の本数を半分にできる。

20

【0008】

このようなマルチ画素構造を採用することによって、液晶表示装置、特にV Aモードの液晶表示装置の γ 特性の視角（特に極角）依存性を改善することができる。しかしながら、 γ 特性の視角依存性を改善しても、色再現性の視角依存性を十分に低減できないという問題がある。

30

【0009】

そこで、本出願人による特許文献2には、色再現性の視角依存性を低減するために、原色画素（典型的には、赤色（R）画素、緑色（G）画素および青色（B）画素）のそれぞれにおける明副画素の面積比率および／または点灯時間を調整することによって、人間の皮膚の色（以下、「皮膚色」という）の色再現性の視角依存性を低減した液晶表示装置が開示されている。

40

【先行技術文献】

【特許文献】

【0010】

【特許文献1】特開2004-62146号公報（米国特許第6958791号明細書）

【特許文献2】国際公開第2007/034876号（米国特許第8159432号明細書）

【発明の概要】

【発明が解決しようとする課題】

【0011】

しかしながら、特許文献2に記載の液晶表示装置は、色再現性の視角依存性を改善でき

50

る色が制限されている、あるいは、駆動方法が複雑になるなどの問題がある。

【0012】

そこで、本発明は、色再現性の視角依存性を低減することが可能な、マルチ画素構造を有する液晶表示装置を提供することを目的とする。

【課題を解決するための手段】

【0013】

本発明の実施形態による液晶表示装置は、行および列を有するマトリクス状に配列された複数の画素と、前記複数の画素が呈すべき階調を与える入力表示信号を受けて、前記複数の画素のそれぞれに表示信号電圧を供給する制御回路とを有する液晶表示装置であって、前記複数の画素は、複数のカラー表示画素を形成し、前記複数のカラー表示画素のそれぞれは異なる色を呈する3以上の画素を有し、前記複数の画素のそれぞれは、第1 TFTを介して第1ソースバスラインに電氣的に接続された第1副画素と、第2 TFTを介して第2ソースバスラインに電氣的に接続された第2副画素とを有し、前記制御回路は、前記入力表示信号によって与えられる前記複数の画素の内の任意のある画素が呈すべき階調および、前記任意のある画素が属するカラー表示画素に含まれる残りの2以上の画素が呈すべき階調に基づいて、前記任意のある画素の前記第1副画素および第2副画素にそれぞれ供給する第1表示信号電圧および第2表示信号電圧を生成し、前記第1ソースバスラインおよび前記第2ソースバスラインにそれぞれ出力するように構成されている。

【0014】

ある実施形態において、前記制御回路は、前記任意のある画素が呈すべきある1つの階調について、前記残りの2以上の画素が呈すべき階調に応じて、2つ以上の異なる絶対値を有する前記第1表示信号電圧および前記第2表示信号電圧を生成することができる。すなわち、前記第1画素が呈する階調が同じ場合であっても、前記第2画素および前記第3画素が呈する階調によって、前記第1画素の前記第1副画素および前記第2副画素に供給される前記第1表示信号電圧および前記第2表示信号電圧の絶対値を異ならせることができる。例えば、前記第1画素が呈する階調が同じであっても、前記第1画素、前記第2画素および前記第3画素を含むカラー表示画素が呈する色が、皮膚色の場合と、無彩色中間調（グレー）の場合とで、前記第1画素の副画素間階調差を異ならせる。

【0015】

ある実施形態において、前記複数のカラー表示画素の内の任意のあるカラー表示画素が、第1画素から第m画素までのm個の画素を含み、ここでmは3以上の整数であって、前記第1画素から前記第m画素までの各画素の呈すべき階調をそれぞれ第1階調GL1から第m階調GLmとし、前記第1画素から前記第m画素がそれぞれ前記第1階調GL1から前記第m階調GLmを呈した際のそれぞれの正面視角における輝度を最高階調を呈した際の正面視角における輝度を1として規格化した輝度を第1正面規格化輝度NL1から第m正面規格化輝度NLmとし、斜め60°視角における輝度を最高階調を呈した際の斜め60°視角における輝度を1として規格化した輝度を第1斜め視角規格化輝度IL1から第m斜め視角規格化輝度ILmとするとき、前記制御回路は、前記第1正面規格化輝度NL1から前記第m正面規格化輝度NLmを、前記第1正面規格化輝度NL1から前記第m正面規格化輝度NLmの中で最も大きい値で規格化したそれぞれの正面画素間輝度比と、前記第1斜め視角規格化輝度IL1から前記第m斜め視角規格化輝度ILmを、前記第1斜め視角規格化輝度IL1から前記第m斜め視角規格化輝度ILmの中で最も大きい値で規格化したそれぞれの斜め60°画素間輝度比との差の最大値が、0.25以下となるように、前記第1画素から前記第m画素のそれぞれの前記第1副画素および前記第2副画素にそれぞれ供給する前記第1表示信号電圧および前記第2表示信号電圧を生成するように構成されている。

【0016】

ある実施形態において、前記複数のカラー表示画素の内の任意のあるカラー表示画素が、第1画素から第m画素までのm個の画素を含み、ここでmは3以上の整数であって、前記第1画素から前記第m画素までの各画素の呈すべき階調をそれぞれ第1階調GL1から

第 m 階調 $G L m$ とし、前記第1階調 $G L 1$ から前記第 m 階調 $G L m$ が少なくとも2つの異なる階調を含むとき、前記制御回路は、前記第1階調 $G L 1$ から前記第 m 階調 $G L m$ の内の最も値の大きな階調を呈すべき画素の前記第1副画素および前記第2副画素にそれぞれ供給する前記第1表示信号電圧および前記第2表示信号電圧として絶対値が等しい電圧を生成するように構成されている。

【0017】

ある実施形態において、前記制御回路は、前記カラー表示画素が有する前記 m 個の画素の内で前記最高階調を呈する画素以外の複数の画素のそれぞれの前記第1副画素および前記第2副画素のそれぞれに供給する前記第1表示信号電圧と前記第2表示信号電圧との絶対値の差が最大になるように、前記第1表示信号電圧および前記第2表示信号電圧を生成するように構成されている。

10

【0018】

例えば、カラー表示画素が呈する色が皮膚色の場合、赤色画素の階調 $>$ 緑色画素の階調 $>$ 青色画素の階調であるので、赤色画素の副画素間階調差はゼロで、緑色画素および青色画素のそれぞれの副画素間階調差は最大値を取るようにされる。

【0019】

また、例えば、カラー表示画素が呈する色が無彩色中間調の場合、青色画素および緑色画素の副画素間階調差はゼロで、赤色画素の副画素間階調差は最大値を取るようにされる。

。

【0020】

ある実施形態において、前記第1ソースバスラインおよび第2ソースバスラインは、前記列方向に延びており、前記複数の画素のそれぞれにおいて、前記第1副画素および第2副画素は、前記列方向に配列されており、前記第1ソースバスラインから供給される前記第1表示信号電圧および前記第2ソースバスラインから供給される前記第2表示信号電圧の極性は、それぞれフレームにおいて一定である。

20

【0021】

ある実施形態において、前記第1ソースバスラインから供給される前記第1表示信号電圧の極性と、前記第2ソースバスラインから供給される前記第2表示信号電圧の極性とは、フレームにおいて互いに逆である。

【0022】

ある実施形態において、前記複数の画素の内で、前記列方向に配列されている画素は、同一の色を呈する画素であって、前記列方向に隣接する2つの画素に属し、前記第1ソースバスラインに電氣的に接続されている2つの副画素は、前記列方向に隣接している。

30

【0023】

ある実施形態において、前記複数のカラー表示画素のそれぞれは、赤色画素、緑色画素および青色画素を含む。

【0024】

ある実施形態において、前記複数のカラー表示画素のそれぞれは、さらに黄色画素を含む。前記黄色画素の代わりに、白色画素を含んでもよい。さらに、前記複数のカラー表示画素のそれぞれは、赤色画素、緑色画素、青色画素、シアン色画素、マゼンタ色画素および黄色画素を有してもよい。

40

【0025】

ある実施形態において、前記第1TFTおよび前記第2TFTは、活性層として酸化物質半導体層を有する。前記酸化物質半導体層は、IGZOを含む。

【発明の効果】

【0026】

本発明の実施形態によると、色再現性の視角依存性を低減することが可能な、マルチ画素構造を有する液晶表示装置が提供される。

【0027】

本発明の実施形態の液晶表示装置は、各画素が有する2つの副画素に供給される表示信

50

号電圧の振幅を任意に制御できる構成を有し、カラー表示画素が呈する色に応じて、各画素における副画素間階調差を制御する。従って、カラー表示画素が呈する色に応じて、色再現性の視角依存性を低減するように、各画素における副画素間階調差を制御することができる。

【図面の簡単な説明】

【0028】

【図1】本発明の実施形態による液晶表示装置100の模式図である。

【図2】液晶表示装置100が有する液晶表示パネル10の模式図である。

【図3】マルチ画素駆動を行ったときの明副画素および暗副画素の表示階調と規格化輝度との関係を示すグラフである。

10

【図4】(a)～(c)はマルチ画素駆動を行わないときの表示特性を説明するための図である。

【図5】(a)～(c)は従来のマルチ画素駆動を行ったときの表示特性を説明するための図である。

【図6】(a)～(c)は本発明の実施形態によるマルチ画素駆動を行ったときの表示特性を説明するための図である。

【図7】2つの副画素に供給される表示信号電圧の波形を示す図である。

【図8】(a)～(c)は、それぞれ、R画素、G画素およびB画素が有する2つの副画素に供給される第1および第2表示信号電圧の波形の例を示す図である。

20

【図9】R画素、G画素およびB画素で、ある皮膚色を呈したときの、R画素、G画素およびB画素のマルチ画素駆動の有無の組み合わせと、色再現性の視角依存性との関係を示すグラフである。

【図10】R画素、G画素およびB画素で、ある無彩色中間調（グレー）を呈したときの、R画素、G画素およびB画素のマルチ画素駆動の有無の組み合わせと、色再現性の視角依存性との関係を示すグラフである。

【図11】(a)～(c)は、本発明の実施形態による液晶表示装置において、2つの副画素に供給される表示信号電圧を生成するために用いられるルックアップテーブルの例を示す図である。

【図12】本発明の実施形態による液晶表示装置において、2つの副画素に供給される表示信号電圧を生成するために用いられるルックアップテーブルの他の例を示す図である。

30

【図13】本発明の実施形態による液晶表示装置において、2つの副画素に供給される表示信号電圧を生成するために用いられるルックアップテーブルのさらに他の例を示す図である。

【発明を実施するための形態】

【0029】

以下、図面を参照して、本発明の実施形態による液晶表示装置およびその駆動方法を説明する。なお、本発明の実施形態は、以下に例示する実施形態に限定されない。

【0030】

図1に示すように、本発明の実施形態による液晶表示装置100は、行および列を有するマトリクス状に配列された複数の画素Pを有する液晶表示パネル10と、複数の画素Pが呈すべき階調を与える入力表示信号を受けて、複数の画素Pのそれぞれに表示信号電圧を供給する制御回路15とを有する。制御回路15の一部または全部が液晶表示パネル10と一体に形成されることもある。

40

【0031】

各画素Pは、第1副画素SP1と第2副画素SP2とを有し、第1副画素SP1には第1ソースバスラインSAから第1表示信号電圧が供給され、第2副画素SP2には第2ソースバスラインSBから第2表示信号電圧が供給される。第1表示信号電圧と第2表示信号電圧は、互いに電氣的に独立な2つのソースバスラインSAおよびSBから供給されるので、任意の電圧であり得る。

【0032】

50

液晶表示装置 100 は、例えば、ノーマリーブラックモードで表示を行なう VA モードの液晶表示装置である。液晶表示装置 100 は、少なくともある中間階調を表示するときに、第 1 表示信号電圧と第 2 表示信号電圧とを異ならせ、それによって、第 1 副画素 SP1 および第 2 副画素 SP2 が呈する階調を互いに異ならせる。ある中間階調は、例えば、96/255 階調（256 階調表示（0 階調～255 階調）の 96 階調を示す）より低階調を呈するときだけマルチ画素駆動を行うようにしてもよい。

【0033】

なお、ここで、「中間階調」は最高階調（白）および最低階調（黒）を含まない。画素が 2 つの副画素のみで構成されている場合、2 つの副画素によって画素が呈すべき階調を呈することになる。従って、入力表示信号によって与えられる画素が呈すべき階調に対して、1 つの副画素が呈する階調は高く（明副画素）、他の 1 つの副画素が呈する階調は低い（暗副画素）。このとき、2 つの副画素が呈する階調の組み合わせは、複数個存在する。2 つの副画素が呈する階調の差、（以下、単に、副画素間階調差ということがある。）が大きいほど、 γ 特性を改善する効果大きい。マルチ画素駆動を行なわない場合、2 つの副画素が呈する階調は、画素が呈すべき階調と等しい。

【0034】

次に、図 2 を参照して、液晶表示パネル 10 の構成を説明する。

【0035】

液晶表示パネル 10 が有する複数の画素 P は、複数のカラー表示画素 CP を形成し、複数のカラー表示画素 CP のそれぞれは異なる色を呈する 3 以上の画素 P を有する。ここでは、カラー表示画素 CP が赤色画素（R 画素）、緑色画素（G 画素）および青色画素（B 画素）で構成されている例を示す。また、各色の画素 P がストライプ状に配列されている例を示す。

【0036】

マトリクス状に配列された画素 P は、行番号と列番号とで特定され、例えば、m 行 n 列の画素 P は、 $P(m, n)$ と表される。例えば、n 列の画素列 P_n は赤色（R）で、 $n+1$ 列の画素列 P_{n+1} は緑色（G）で、 $n+2$ 列の画素列 P_{n+2} は青色（B）である。行方向に隣接する 3 つの画素 P、例えば、m 行の画素行 P_m では、 $P(m, n)$ 、 $P(m, n+1)$ および $P(m, n+2)$ が 1 つのカラー表示画素 CP を構成している。

【0037】

複数の画素 P のそれぞれは、第 1 TFT1 を介して第 1 ソースバスライン SA に電氣的に接続された第 1 副画素 SP1 と、第 2 TFT2 を介して第 2 ソースバスライン SB に電氣的に接続された第 2 副画素 SP2 とを有する。第 1 TFT1 および第 2 TFT2 は、例えば、ここで示すように、共通のゲートバスライン G に接続されて共通の走査信号が供給されるように構成されるが、これに限られず、異なるゲートバスライン G から走査信号を供給するようにされてもよい。走査信号によって第 1 TFT1 および第 2 TFT2 が ON 状態とされる期間に、第 1 および第 2 表示信号電圧が第 1 および第 2 副画素 SP1 および SP2 に第 1 および第 2 ソースバスライン SA および SB からそれぞれ供給される。このように 1 つの画素 P に 2 本のソースバスライン SA および SB から表示信号電圧を供給するためには、TFT の駆動能力は高いことが好ましく、第 1 TFT1 および第 2 TFT2 は、例えば、活性層として酸化物半導体層を有する TFT である。

【0038】

酸化物半導体層は、例えば IGZO を含む。ここで、IGZO は、In（インジウム）、Ga（ガリウム）、Zn（亜鉛）の酸化物であって、In-Ga-Zn-O 系酸化物を広く含む。IGZO は、アモルファスでもよいし、結晶質でもよい。結晶質 IGZO 層としては、c 軸が層面に概ね垂直に配向した結晶質 IGZO 層が好ましい。このような IGZO 層の結晶構造は、例えば、特開 2012-134475 号公報に開示されている。参考のために、特開 2012-134475 号公報の開示内容の全てを本明細書に援用する。

【0039】

10

20

30

40

50

液晶表示装置 100 の制御回路 15 は、図 1 に示すように、明暗分割制御回路 20 を有する。明暗分割制御回路 20 は、例えば、原色ごと（ここでは R、G および B ごと）に、原色明暗分割制御回路 22 R、22 G および 22 B を有している。明暗分割制御回路 20 を有する制御回路 15 は、入力表示信号によって与えられる任意のある画素 P が呈すべき階調および、その画素 P が属するカラー表示画素 C P に含まれる残りの 2 以上の画素 P が呈すべき階調に基づいて、その画素 P の第 1 副画素 S P 1 および第 2 副画素 S P 2 にそれぞれ供給する第 1 表示信号電圧および第 2 表示信号電圧を生成し、第 1 ソースバスライン S A および第 2 ソースバスライン S B にそれぞれ出力するように構成されている。すなわち、制御回路 15 は、任意のある画素 P が呈すべきある 1 つの階調について、その画素 P が属するカラー表示画素 C P に含まれる残りの 2 以上の画素が呈すべき階調に応じて、2 つ以上の異なる絶対値を有する第 1 表示信号電圧および第 2 表示信号電圧を生成することができる。従って、例えば、カラー表示画素が互いに異なる色を呈する第 1 画素（例えば R 画素）、第 2 画素（例えば G 画素）および第 3 画素（例えば B 画素）を有するとき、第 1 画素（R 画素）が呈する階調が同じ場合であっても、第 2 画素および第 3 画素が呈する階調によって、第 1 画素の第 1 副画素および第 2 副画素に供給される第 1 表示信号電圧および第 2 表示信号電圧の絶対値を異ならせることができる。例えば、後に具体例を示すように、R 画素が呈する階調が同じであっても、カラー表示画素が呈する色が、皮膚色の場合と、無彩色中間調（グレー）の場合とで、R 画素の副画素間階調差を異ならせることができる。

10

【0040】

20

なお、制御回路 15 は、一般に、タイミング制御回路、ゲートバスライン（走査線）駆動回路、ソースバスライン（信号線）駆動回路等を有しているが、ここでは簡単のために省略する。

【0041】

図 3 は、マルチ画素駆動を行ったときの明副画素および暗副画素の表示階調と規格化輝度との関係を示すグラフである。図 3 は一例である。図 3 の横軸は、画素が表示すべき階調である表示階調（0 階調～255 階調）を示し、縦軸は、2 つの副画素がそれぞれ呈する輝度を、最大値を 1 として規格化した輝度を示す。なお、明副画素と暗副画素との面積比は 1 : 1 の場合を例示している。

【0042】

30

明副画素と暗副画素との間の規格化輝度の差（輝度を階調に変換して求めた差が副画素間階調差になる）が大きいほど γ 特性の視角依存性を低減する効果大きい。したがって、図 3 に例示したように、暗副画素の規格化輝度は可能な限り 0.00（表示階調は 0 階調）であることが好ましく、明副画素の規格化輝度が最大（すなわち 1.00（表示階調は 255 階調））で、暗副画素の規格化輝度が 0.00（表示階調が 0）では、画素の所望する表示階調を得られない場合に、暗副画素の規格化輝度を 0.00 超にするように、第 1 および第 2 表示信号電圧を生成することが好ましい。図 3 に示した様に、明副画素と暗副画素との面積比が 1 : 1 の場合には、画素の表示階調が最低階調（0 / 255 階調 = 黒）から 186 / 255 階調までの間は、暗副画素の表示階調は 0 階調で、明副画素の表示階調だけが增大し、画素の表示階調が 187 / 255 階調から最高階調（255 / 255 階調 = 白）においては、明副画素の表示階調は 255 / 255 階調で一定（飽和）しており、暗副画素の表示階調だけが増大する。

40

【0043】

次に、図 4～図 6 を参照して、マルチ画素駆動による γ 特性の視角依存性および色再現性の視角依存性を説明する。

【0044】

図 4（a）～（c）はマルチ画素駆動を行わないときの表示特性を説明するための図であり、図 5（a）～（c）は従来のマルチ画素駆動を行ったときの表示特性を説明するための図である。図 6（a）～（c）は本発明の実施形態によるマルチ画素駆動を行ったときの表示特性を説明するための図である。ここでは、表示すべき階調が、R 画素 180 /

50

2 5 5 階調、G 画素 1 2 0 / 2 5 5 階調および B 画素 8 0 / 2 5 5 階調の場合を例示する。

【0045】

まず、マルチ画素駆動を行わない場合、図 4 (a) に示すように、R、G および B 画素のそれぞれの明副画素および暗副画素が呈すべき階調は、それぞれ R、G および B 画素が呈すべき階調と同じである。このときの各画素の規格化輝度の視角依存性を図 4 (b) に示す。図 4 (b) に示す視角依存性は、方位角 0° または 180° (表示面の水平方向) における極角 θ (表示面法線からの角) に対する依存性を示している。ここでは、極角 θ を視角 θ と呼ぶことがある。図 5 (b) および図 6 (b) も同じである。

【0046】

図 4 (b) からわかるように、視角 θ (絶対値) が大きくなるにつれて、R、G および B 画素の全ての規格化輝度が増大していることがわかる。このように、視角を斜め方向に傾けると、輝度が上昇する現象は、白浮きと呼ばれ、表示される色が白っぽく見える。

【0047】

この現象は、例えば、図 4 (c) に示すパラメータを用いることによって、定量的に評価することができる。

【0048】

図 4 (c) は、R、G および B 画素のそれぞれについて、正面から観察したときの規格化輝度、極角が 60° の斜め視角から観察したときの規格化輝度、および、極角が 60° の斜め視角から観察したときの規格化輝度を正面から観察したときの規格化輝度で除した視角輝度比 (斜め / 正面) を示している。図 4 (c) は、さらに、R、G および B 画素のそれぞれの正面から観察したときの規格化輝度および極角が 60° の斜め視角から観察したときの規格化輝度を、それぞれ R、G および B 画素の内に表示すべき階調が最も高い R 画素についての各規格化輝度を 1.00 として規格化した値 (R G B 輝度比 (画素間輝度比ともいう。)) を示すとともに、極角が 60° の斜め視角から観察したときの R G B 輝度比から正面から観察したときの R G B 輝度比を減算した値 (R G B 輝度比変化 (斜め - 正面)) を示している。R G B 輝度比変化 (斜め - 正面) の値は、斜め視角における色ずれを示すパラメータである。

【0049】

R 画素、G 画素および B 画素の視角輝度比 (斜め / 正面) は、図 4 (c) に示すように、それぞれ 1.48、2.94、および 5.65 であり、いずれの画素についても、斜め 60° 視角における規格化輝度は、正面視角における規格化輝度よりも大きく、表示される色が白っぽく見えることがわかる。なお、斜め視角において輝度が上昇する程度 (視角輝度変化) は、 $180 / 255$ 階調を表示すべき R 画素 (1.48) よりも $120 / 255$ 階調を表示すべき G 画素 (2.94) が大きく、さらに、 $120 / 255$ 階調を表示すべき G 画素よりも $80 / 255$ 階調を表示すべき B 画素 (5.65) が大きい。最高階調色を基準とした R G B 輝度比 (画素間輝度比) は、正面から観察したとき (すなわち、表示すべき色を表示するとき)、R 画素 : G 画素 : B 画素 = 1.00 : 0.40 : 0.15 であるのに対し、斜め 60° から観察したとき、R 画素 : G 画素 : B 画素 = 1.00 : 0.79 : 0.56 であり、G 画素および B 画素の輝度が大き過ぎることがわかる。

【0050】

色再現性の視角依存性の違いは、図 4 (c) の最高階調色を基準とした R G B 輝度比変化 (斜め - 正面) の値で定量的に評価できる。図 4 (c) に示すように、最高階調色を基準とした R G B 輝度比変化 (斜め - 正面) の値は、最高階調色を呈する画素である R 画素については 0.00 であり、G 画素および B 画素の順に、0.39 および 0.41 である。すなわち、3 つの画素の中で最も高い階調 (ここでは $180 / 255$ 階調) を表示すべき R 画素の輝度の上昇に比べて、それよりも低い階調を表示すべき G 画素および B 画素の輝度の上昇の程度が大きく、G 画素より低い階調を表示すべき B 画素の輝度の上昇の程度が最も大きいことがわかる。このように、視角を傾けることによる画素の輝度の上昇の程度が、表示する階調に依存する結果、色の再現性が視角に依存することがわかる。

10

20

30

40

50

【0051】

正面視角から観察したときの色と60°斜め視角から観察したときの色との差を、CIE 1976 UCS色度図上の u' 、 v' 座標間の距離($\Delta u'$ 、 v')で表した値(以下、単に「色差」ということがある。)で表すと、カラー表示画素が表示すべき色が(R、G、B=180、120、80)のとき、マルチ画素駆動を行わないと、 $\Delta u'$ 、 $v' = 0.057$ となる。

【0052】

次に、図5(a)に示すように、 γ 特性の視角依存性を低減するために、明副画素と暗副画素が呈すべき階調を設定し、マルチ画素駆動を行う。マルチ画素駆動の効果を最大にするために、R画素、G画素およびB画素の各暗副画素が呈すべき階調を0階調とすると、R画素、G画素およびB画素の明副画素が呈すべき階調をそれぞれ232、157および104とする。

【0053】

図5(b)に示すように、各画素の暗副画素の輝度はいずれも0.00であるから、視角に依存しない。一方、各画素の明副画素の輝度の視角依存性も、図4(b)に比べるとそれぞれ小さくなっていることがわかる。このとき、R画素、G画素、B画素の視角輝度比(斜め/正面)は、図5(c)に示すように、それぞれ0.98、1.76、および3.63であり、図4(c)に示した、1.48、2.94、および5.65に比べて、小さくなっていることがわかる。このように、マルチ画素駆動によって、視角による輝度の変化が抑制されている。

【0054】

しかしながら、斜め60°から観察したときの最高階調色を基準としたRGB輝度比は、図5(c)に示すように、R画素：G画素：B画素=1.00：0.72：0.55であり、図4(c)に示したマルチ画素駆動を行わない場合のRGB輝度比、R画素：G画素：B画素=1.00：0.79：0.56からの改善は小さい。図5(c)に示す、最高階調色を基準としたRGB輝度比変化(斜め-正面)の値は、G画素およびB画素の順に、0.32および0.40であり、図4(c)に示したRGB輝度比変化(斜め-正面)の値(0.39および0.41)よりはわずかに低下しているものの、最高階調色以外の色を呈するG画素およびB画素の輝度の上昇は大きく、色の再現性の視角依存性が抑制されているとは言い難い。このとき、 $\Delta u'$ 、 $v' = 0.056$ であり、マルチ画素駆動を行わない場合の0.057との差は小さい。

【0055】

本発明の実施形態による液晶表示装置100は、マルチ画素駆動において、2つの副画素が呈する階調の差を最大にするのではなく、その画素Pが属するカラー表示画素CPに含まれる残りの2以上の画素が呈すべき階調に応じて、2つの副画素の階調差を設定する。なお、カラー表示画素が呈する色および画素の色によっては、階調差が0とされることもある。

【0056】

この例では、図6(a)に示すように、最高階調を呈するR画素についてはマルチ画素駆動を行わず、すなわち、R画素については副画素間階調差をゼロとし、G画素およびB画素のそれぞれの副画素間階調差は、図5(a)に例示したのと同様に、最大値をとるように設定する。

【0057】

そうすると、図6(b)に示すように、R画素の視角依存性は、図4(b)のR画素の視角依存性と同じになり、G画素およびB画素の視角依存性は、図5(b)のG画素およびB画素の視角依存性と同じになる。従って、図6(c)に示すように、R画素、G画素、B画素の視角輝度比(斜め/正面)は、それぞれ1.48、1.76、および3.63となる。

【0058】

このとき、斜め60°から観察したときの最高階調色を基準としたRGB輝度比(画素

10

20

30

40

50

間輝度比)は、図6(c)に示すように、R画素：G画素：B画素＝1.00：0.48：0.36であり、図5(c)におけるR画素：G画素：B画素＝1.00：0.72：0.55から改善されていることがわかる。最高階調色を基準としたRGB輝度比変化(斜め－正面)の値は、G画素およびB画素の順に、0.08および0.22であり、図5(c)に示したRGB輝度比変化(斜め－正面)の値(0.32および0.40)と比較すると明らかなように、色の再現性の視角依存性が抑制されている。このとき、 $\Delta u'v' = 0.034$ であり、従来のマルチ画素駆動を行った場合の0.056よりも顕著に小さくなっている。このように、本発明の実施形態の液晶表示装置100は、色再現性の視角依存性を低減することができる。

【0059】

ここでは、カラー表示画素が、R画素、G画素およびB画素で構成されている例を示したが、さらに黄色画素(Ye画素)を含んでもよい。また、黄色画素の代わりに、白色画素を含んでもよい。さらに、複数のカラー表示画素のそれぞれは、赤色画素、緑色画素、青色画素、シアン色画素、マゼンタ色画素および黄色画素を有してもよい。

【0060】

上記の例で示した、R画素、G画素およびB画素で構成されたカラー表示画素で、R画素180/255階調、G画素120/255階調およびB画素80/255階調を表示したとき、本発明の実施形態によると、最高階調色を基準としたRGB輝度比変化(斜め－正面)の値の最大値は0.22で、従来のマルチ画素駆動のときの最高階調色を基準としたRGB輝度比変化(斜め－正面)の値の最大値0.40に比べて大幅に低下している。もちろん、最高階調色を基準としたRGB輝度比変化(斜め－正面)の値の最大値は小さい方が好ましいが、従来のマルチ画素駆動のときの最高階調色を基準としたRGB輝度比変化(斜め－正面)の値の最大値よりも小さければ、色再現性の視角依存性の低減効果があり、最高階調色を基準としたRGB輝度比変化(斜め－正面)の値の最大値が0.25以下であることが好ましい。

【0061】

これをカラー表示画素がm個の画素を含む場合に一般化すると、以下のように表現することができる。任意のあるカラー表示画素が、第1画素から第m画素までのm個の画素を含み、ここでmは3以上の整数であって、第1画素から第m画素までの各画素の呈すべき階調をそれぞれ第1階調GL1から第m階調GLmとし、第1画素から第m画素がそれぞれ第1階調GL1から第m階調GLmを呈した際のそれぞれの正面視角における輝度を最高階調を呈した際の正面視角における輝度を1として規格化した輝度を第1正面規格化輝度NL1から第m正面規格化輝度NLmとし、斜め60°視角における輝度を最高階調を呈した際の斜め60°視角における輝度を1として規格化した輝度を第1斜め視角規格化輝度IL1から第m斜め視角規格化輝度ILmとするとき、ある実施形態において、制御回路15は、第1正面規格化輝度NL1から第m正面規格化輝度NLmを、第1正面規格化輝度NL1から第m正面規格化輝度NLmの中で最も大きい値で規格化したそれぞれの正面画素間輝度比と、第1斜め視角規格化輝度IL1から第m斜め視角規格化輝度ILmを、第1斜め視角規格化輝度IL1から第m斜め視角規格化輝度ILmの中で最も大きい値で規格化したそれぞれの斜め60°画素間輝度比との差の最大値が、0.25以下となるように、第1画素から第m画素のそれぞれの第1副画素および第2副画素にそれぞれ供給する第1表示信号電圧および第2表示信号電圧を生成するように構成されている。

【0062】

次に、図2および図7を参照して、液晶表示パネル10における画素Pおよび副画素SP1、SP2と第1ソースバスラインSAおよび第2ソースバスラインSBとの接続関係、第1ソースバスラインSAおよび第2ソースバスラインSBにそれぞれ供給される第1表示信号電圧および第2表示信号電圧の波形について説明する。

【0063】

図2に示したように、第1ソースバスラインSAおよび第2ソースバスラインSBは、列方向に延びており、複数の画素Pのそれぞれにおいて、第1副画素SP1および第2副

10

20

30

40

50

画素 S P 2 は、列方向に配列されている。上述したように、列方向に配列されている画素 P は、同一の色を呈する画素である。また、列方向に隣接する 2 つの画素 P に属し、第 1 ソースバスライン S A に電氣的に接続されている 2 つの副画素は、列方向に隣接している。例えば、画素 P (m , n) の副画素 S P 1 と、画素 P (m + 1 , n) の副画素 S P 2 は、いずれも第 1 T F T T 1 を介して、第 1 ソースバスライン S A に電氣的に接続されており、且つ、互いに隣接している。

【 0 0 6 4 】

図 7 に、第 1 ソースバスライン S A に供給される第 1 表示信号電圧および第 2 ソースバスライン S B に供給される第 2 表示信号電圧の波形の例を示す。

【 0 0 6 5 】

図 7 に示すように、第 1 ソースバスライン S A から供給される第 1 表示信号電圧および第 2 ソースバスライン S B から供給される第 2 表示信号電圧の極性は、それぞれフレームにおいて一定である。また、第 1 ソースバスライン S A から供給される第 1 表示信号電圧の極性と、第 2 ソースバスライン S B から供給される第 2 表示信号電圧の極性とは、フレームにおいて互いに逆である。ここで、フレームとは、あるゲートバスライン（走査線）が選択され、次にそのゲートバスラインが選択されるまでの期間を意味し、1 垂直走査期間ということもある。また、第 1 表示信号電圧および第 2 表示信号電圧の極性は、フレーム毎、または 2 フレーム以上の周期で、反転される。フレーム周期以上の周期での極性の反転は、長時間駆動した際に、液晶層に直流電圧が印加されないように適宜設定され得る。

【 0 0 6 6 】

図 2 に示した構成を有する液晶表示パネル 1 0 に、図 7 に示した第 1 および第 2 表示信号電圧を供給すると、表示信号電圧の極性反転の周期は 1 フレームとなり、各フレームにおいて、ドット反転が実現されるので、消費電力を抑制しつつ、表示品位を向上させることができる。このとき、例えば、ある画素列の画素がある中間階調を呈し、且つ、副画素間階調差を与えて明副画素と暗副画素とを形成したとき、画素列において、第 1 ソースバスライン S A に電氣的に接続された明副画素と第 2 ソースバスライン S B に電氣的に接続された明副画素とが交互に配置される。

【 0 0 6 7 】

このとき、第 1 表示信号電圧および第 2 表示信号電圧は、1 水平走査期間（「1 H」ということがある。）ごとに振幅が変化する振動電圧となる（振動の周期は 2 H である）。すなわち、第 1 表示信号電圧および第 2 表示信号電圧のそれぞれにおいては、1 水平走査期間ごとに、明副画素用の振幅と暗副画素用の振幅とが交互に現れる。なお、表示信号電圧の大きさ（振幅）は、対向電圧（共通電圧ともいう。）を基準としたときの表示信号電圧の大きさ（振幅）である。なお、1 水平走査期間とは、あるゲートバスライン（例えば m 番目）を選択する時刻と、その次のゲートバスライン（例えば m + 1 番目）を選択する時刻との差（期間）をいう。

【 0 0 6 8 】

図 8 (a) ~ (c) に、R 画素、G 画素および B 画素が有する 2 つの副画素に供給される第 1 および第 2 表示信号電圧の波形の例をそれぞれ示す。

【 0 0 6 9 】

本発明の実施形態による液晶表示装置 1 0 0 は、上述したように、各画素 P が有する第 1 副画素 S P 1 には第 1 ソースバスライン S A から第 1 表示信号電圧が供給され、第 2 副画素 S P 2 には第 2 ソースバスライン S B から第 2 表示信号電圧が供給される。第 1 表示信号電圧と第 2 表示信号電圧は、互いに電氣的に独立な 2 つのソースバスライン S A および S B から供給されるので、任意の電圧であり得る。従って、1 つのカラー表示画素を構成する R 画素、G 画素および B 画素の第 1 副画素 S P 1 および第 2 副画素 S P 2 に供給する第 1 表示信号電圧および第 2 表示信号電圧を図 8 (a) ~ (c) に示すように、自由に設定できる。

【 0 0 7 0 】

次に、図 9 および図 10 を参照して、画素毎（例えば、R 画素、G 画素および B 画素）に供給する第 1 表示信号電圧および第 2 表示信号電圧を決めれば、色再現性の視角依存性を低減できるかについて説明する。

【0071】

図 9 は、R 画素、G 画素および B 画素で、ある皮膚色を表示したときの、R 画素、G 画素および B 画素のマルチ画素駆動の有無の組み合わせと、色再現性の視角依存性との関係を示すグラフである。

【0072】

なお、ここでは、皮膚色とは、特許文献 2 に記載されているように、R 画素、G 画素および B 画素の階調の範囲（最小値～最大値）は、R 画素が 105～255 階調、G 画素が 52～223 階調、B 画素が 44～217 階調であり、且つ、三原色の階調は、R 画素＞G 画素＞B 画素の関係を満足するものであるとする。表示装置の色再現性については、記憶色が重要視される。表示装置に表示される画像は被写体と直接比較できない場合がほとんどであるため、表示画像と観察者が記憶している画像との関係が重要になる。テレビジョン用途の表示装置については、記憶色の中でも、皮膚色が特に重要と考えられる。

【0073】

図 9 に示す例は、R 画素、G 画素および B 画素でそれぞれ表示すべき階調が、88/255 階調、61/255 階調、39/255 階調の皮膚色を表示する場合である。図 9 中の横軸に記載の A は「マルチ画素なし」を意味し、2 つの副画素が同じ階調を呈する場合で、B は「マルチ画素あり」を意味し、このとき第 1 副画素と第 2 副画素との階調差が最大となるように設定する。図 9 の縦軸は、正面視角から観察したときの色と 60° 斜め視角から観察したときの色との差を、CIE1976 UCS 色度図上の u' 、 v' 座標間の距離（ $\Delta u'$ 、 v' ）で表した値（色差）である。

【0074】

図 9 からわかるように、No. 1～No. 8 までの組み合わせの中で、No. 4 の R 画素を「マルチ画素なし」とし、G 画素および B 画素を「マルチ画素あり」とした場合（図 6 の例と同じ）の色差が、0.03 未満となっており、他の組み合わせよりも小さい。

【0075】

カラー表示画素が、第 1 画素から第 m 画素までの m 個（m は 3 以上の整数）の画素を含み、第 1 画素から第 m 画素までの各画素の呈すべき階調をそれぞれ第 1 階調 GL1 から第 m 階調 GLm とし、第 1 階調 GL1 から第 m 階調 GLm が少なくとも 2 つの異なる階調を含むとき、ある実施形態において、制御回路 15 は、第 1 階調 GL1 から第 m 階調 GLm の内の最も値の大きな階調を呈すべき画素の第 1 副画素および第 2 副画素にそれぞれ供給する第 1 表示信号電圧および第 2 表示信号電圧として絶対値が等しい電圧を生成するように構成され得る。このような制御回路 15 によって、上述した皮膚色を含む中間調（無彩色を除く）の色再現性の視角依存性を改善することができる。

【0076】

図 10 は、R 画素、G 画素および B 画素で、ある無彩色中間調（グレー）を呈したときの、R 画素、G 画素および B 画素のマルチ画素駆動の有無の組み合わせと、色再現性の視角依存性との関係を示すグラフである。無彩色中間調が色づくとき、観察者に違和感を与えるので、無彩色中間調の色づきを抑制することは、色再現性の点で重要である。

【0077】

図 10 に示す例は、R 画素、G 画素および B 画素でそれぞれ呈すべき階調が、135/255 階調、135/255 階調、135/255 階調の無彩色中間調を呈する場合である。

【0078】

図 10 からわかるように、No. 1～No. 8 までの組み合わせの中で、No. 5 の R 画素を「マルチ画素あり」とし、G 画素および B 画素を「マルチ画素なし」とした場合の色差が、0.02 以下となっており、他の組み合わせよりも小さい。

【0079】

カラー表示画素が、青色画素および緑色画素を含む第1画素から第m画素までのm個（mは3以上の整数）の画素を含み、第1画素から第m画素までの各画素の呈すべき階調の内の最高階調を GL_{max} とし、最低階調を GL_{min} とし、 GL_{max}/GL_{min} が0.95以上1.05以下の範囲内にあるとき、ある実施形態において、制御回路15は、青色画素および緑色画素の第1副画素および第2副画素にそれぞれ供給する第1表示信号電圧および第2表示信号電圧として絶対値が等しい電圧を生成するように構成され得る。例えば、 GL_{max}/GL_{min} が0.95以上1.05以下の範囲内にあるとき、カラー表示画素が呈する色は、無彩色中間調に近いので、上述の制御回路によって、色再現性の視角依存性を低減することができる。

【0080】

10

上記の例で示したように、「マルチ画素あり」とする画素の第1副画素および第2副画素のそれぞれに供給する第1表示信号電圧と第2表示信号電圧との絶対値の差は最大であることが好ましいが、これに限られない。液晶表示パネルの γ 特性に応じて適宜変更し得る。

【0081】

次に、図11～図13を参照して、制御回路15において、2つの副画素に供給される表示信号電圧を生成するために用いられるルックアップテーブルの例を説明する。

【0082】

図11は、例えば、図9を参照して説明した、最高階調を呈するR画素については「マルチ画素なし」とし、G画素およびB画素については「マルチ画素あり」とする場合に用いられるルックアップテーブルを示している。

20

【0083】

例えば、図11(a)に示すように、R画素が0階調のときは、R画素が最高階調とはなり得ないので、従来と同じルックアップテーブルを用いればよい。なお、図中に数値は省略している。

【0084】

図11(b)に示すように、例えば、R画素が $180/255$ 階調を呈し、G画素が $120/255$ 階調を呈し、B画素が $80/255$ 階調（皮膚色に該当する）を呈するとき、R画素は「マルチ画素駆動なし」で $180/255$ 階調を呈し、G画素およびB画素は、それぞれ階調差が最大となるように、階調差が与えられる。

30

【0085】

R画素が $255/255$ 階調を呈するときには、0階調および $255/255$ 階調を除くすべての階調について、G画素およびB画素にそれぞれの副画素間階調差が最大となるように、図11(c)に示すルックアップテーブルに数値が与えられる。なお、図中に数値は省略している。

【0086】

図11と同様に、最高階調を呈する画素がG画素の場合のルックアップテーブル、最高階調を呈する画素がB画素の場合のルックアップテーブルをそれぞれ準備し、例えば、図1に示した原色明暗分割制御回路22R、22Gおよび22B内のメモリーにそれぞれ格納する。

40

【0087】

図12は、本発明の実施形態による液晶表示装置において、2つの副画素に供給される表示信号電圧を生成するために用いられるルックアップテーブルの他の例を示す図である。

【0088】

図12に示すように、入力階調に対して、色画素毎の出力階調の組み合わせを対応づけたルックアップテーブルを用いることもできる。

【0089】

例えば、図10に示したように、R画素、G画素およびB画素が全て $135/255$ 階調を呈する場合は、R画素だけに「マルチ画素あり」を適用する。

50

【0090】

また、R画素、G画素およびB画素が180/255階調、120/255階調、80/255階調の皮膚色を表示する場合には、R画素を「マルチ画素なし」とし、G画素およびB画素に「マルチ画素あり」を適用する。

【0091】

上記では、1つのカラー表示画素がR画素、G画素およびB画素によって構成される例を説明したが、図13に示すように、さらにYe画素（黄色画素）を有するようにすることができる。もちろん、黄色画素の代わりに、白色画素を含んでもよい。さらに、カラー表示画素が、赤色画素、緑色画素、青色画素、シアン色画素、マゼンタ色画素および黄色画素を有してもよい。図13の空欄に挿入される各数値は、上述の条件を満足するように設定される。

10

【産業上の利用可能性】

【0092】

本発明の実施形態の液晶表示装置は、色再現性が要求される用途に広く用いることができる。

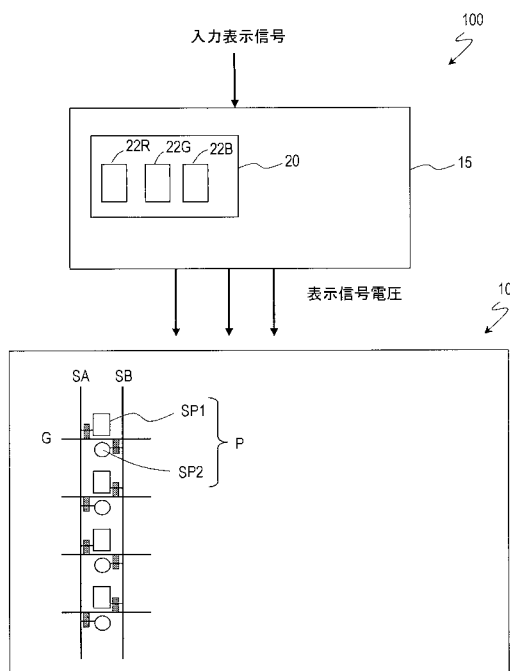
【符号の説明】

【0093】

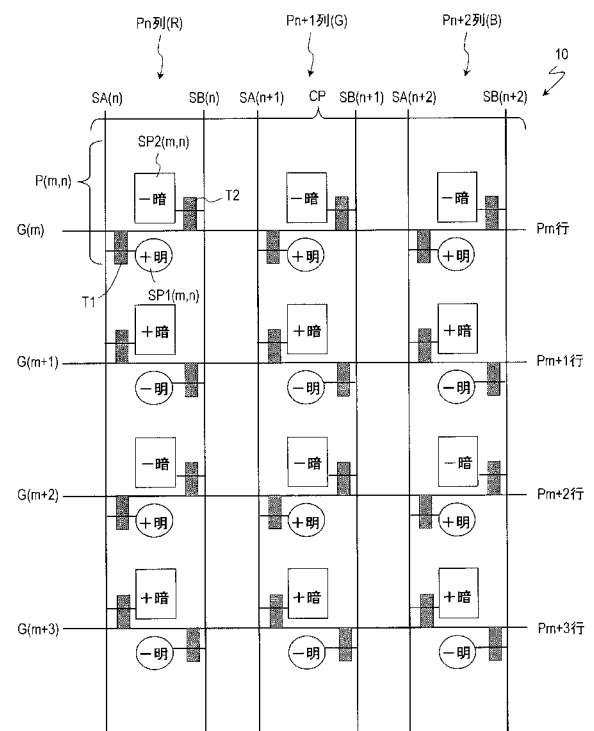
- 10 液晶表示パネル
- 15 制御回路
- 20 明暗分割制御回路
- 22R、22G、22B 原色明暗分割制御回路
- 100 液晶表示装置

20

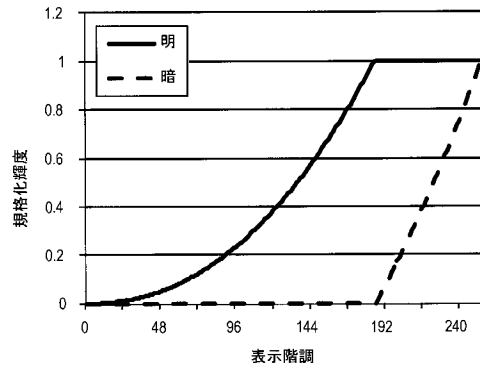
【図1】



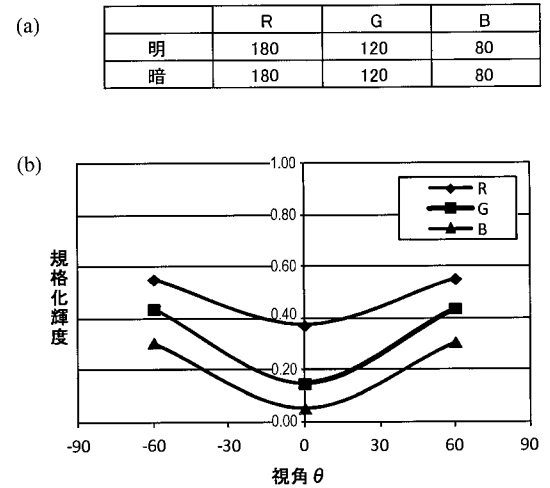
【図2】



【図 3】



【図 4】

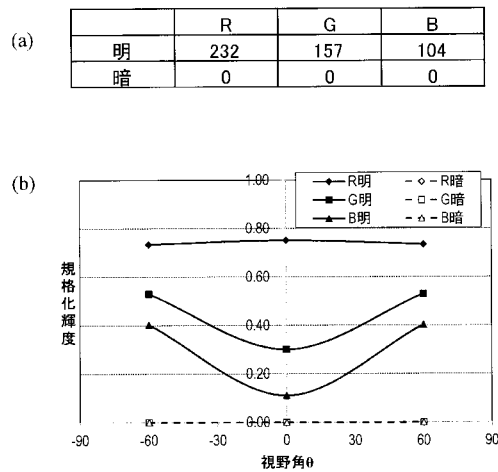


(c)

$$\Delta u'v' = 0.057$$

		R	G	B
規格化輝度	正面	0.375	0.150	0.055
	斜め60°	0.554	0.440	0.309
視角輝度比(斜め/正面)		1.48	2.94	5.65
RGB輝度比 (最高階調色基準)	正面	1.00	0.40	0.15
	斜め60°	1.00	0.79	0.56
RGB輝度比変化(斜め - 正面)		0.00	0.39	0.41

【図 5】

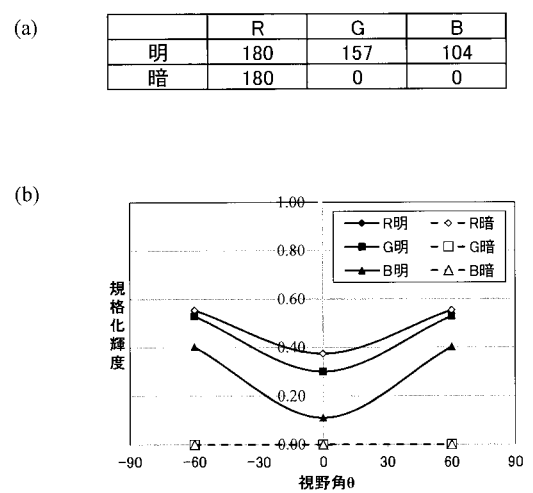


(c)

$$\Delta u'v' = 0.056$$

		R	G	B
規格化輝度	正面	0.375	0.150	0.056
	斜め60°	0.367	0.265	0.201
視角輝度比(斜め/正面)		0.98	1.76	3.63
RGB輝度比 (最高階調色基準)	正面	1.00	0.40	0.15
	斜め60°	1.00	0.72	0.55
RGB輝度比変化(斜め - 正面)		0.00	0.32	0.40

【図 6】

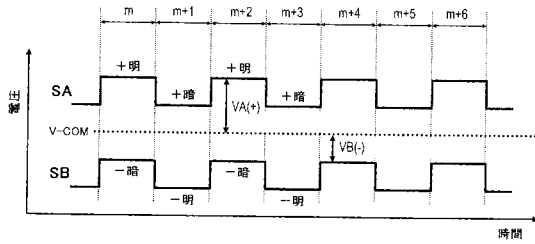


(c)

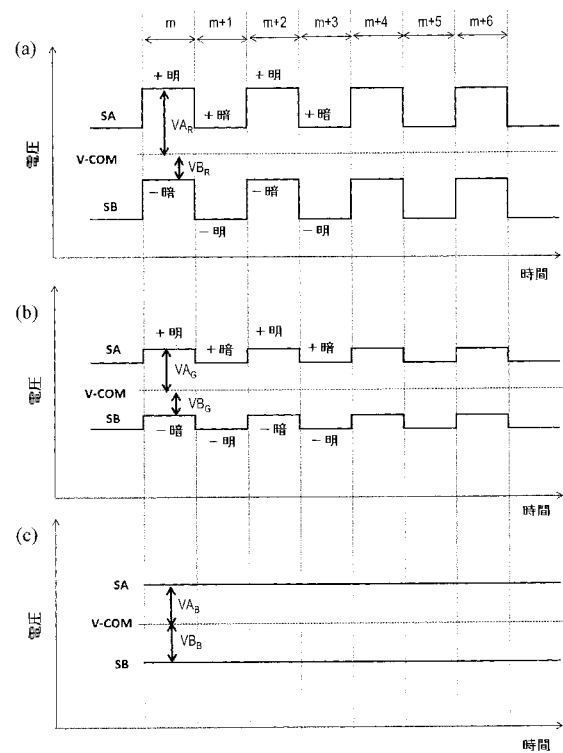
$$\Delta u'v' = 0.034$$

		R	G	B
規格化輝度	正面	0.375	0.150	0.056
	斜め60°	0.554	0.265	0.201
視角輝度比(斜め/正面)		1.48	1.76	3.63
RGB輝度比 (最高階調色基準)	正面	1.00	0.40	0.15
	斜め60°	1.00	0.48	0.36
RGB輝度比変化(斜め - 正面)		0.00	0.08	0.22

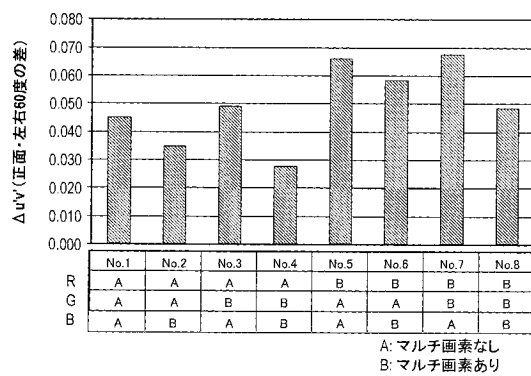
【図 7】



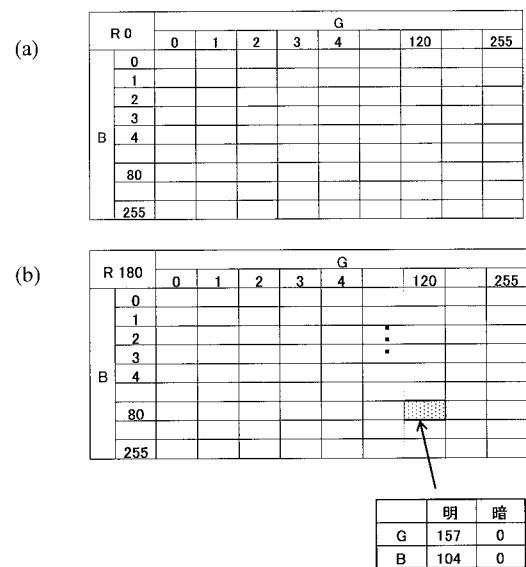
【図 8】



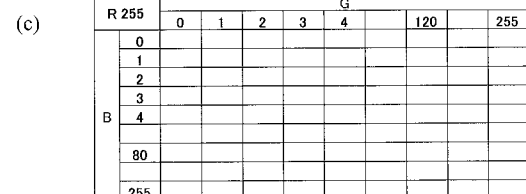
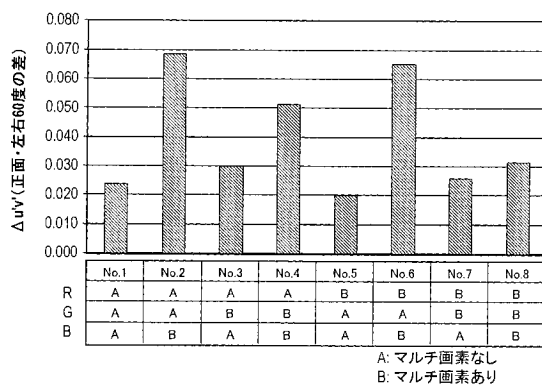
【図 9】



【図 11】



【図 10】



【図 1 2】

入力階調			出力階調					
R	G	B	R		G		B	
			明	暗	明	暗	明	暗
0	0	0						
⋮	⋮	⋮						
0	0	255						
⋮	⋮	⋮						
0	255	255						
⋮	⋮	⋮						
例	135	135	135	176	0	135	135	135
⋮	⋮	⋮						
例	180	120	80	180	180	157	0	104
⋮	⋮	⋮						
255	255	255						

【図 1 3】

入力階調			出力階調							
R	G	B	R		G		B		Ye	
			明	暗	明	暗	明	暗	明	暗
0	0	0								
⋮	⋮	⋮								
0	0	255								
⋮	⋮	⋮								
0	255	255								
⋮	⋮	⋮								
255	255	255								

【手続補正書】

【提出日】平成27年3月31日(2015.3.31)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

行および列を有するマトリクス状に配列された複数の画素と、

前記複数の画素が呈すべき階調を与える入力表示信号を受けて、前記複数の画素のそれぞれに表示信号電圧を供給する制御回路とを有する液晶表示装置であって、

前記複数の画素は、複数のカラー表示画素を形成し、前記複数のカラー表示画素のそれぞれは異なる色を呈する 3 以上の画素を有し、

前記複数の画素のそれぞれは、第 1 T F T を介して第 1 ソースバスラインに電氣的に接続された第 1 副画素と、第 2 T F T を介して第 2 ソースバスラインに電氣的に接続された第 2 副画素とを有し、

前記制御回路は、前記入力表示信号によって与えられる前記複数の画素の内の任意のある画素が呈すべき階調および、前記任意のある画素が属するカラー表示画素に含まれる残りの 2 以上の画素が呈すべき階調に基づいて、前記任意のある画素の前記第 1 副画素および第 2 副画素にそれぞれ供給する第 1 表示信号電圧および第 2 表示信号電圧を生成し、前記第 1 ソースバスラインおよび前記第 2 ソースバスラインにそれぞれ出力するように構成されている、液晶表示装置。

【請求項 2】

前記制御回路は、前記任意のある画素が呈すべきある 1 つの階調について、前記残りの

2以上の画素が呈すべき階調に応じて、2つ以上の異なる絶対値を有する前記第1表示信号電圧および前記第2表示信号電圧を生成することができる、請求項1に記載の液晶表示装置。

【請求項3】

前記複数のカラー表示画素の内の任意のあるカラー表示画素が、第1画素から第m画素までのm個の画素を含み、ここでmは3以上の整数であって、前記第1画素から前記第m画素までの各画素の呈すべき階調をそれぞれ第1階調 GL_1 から第m階調 GL_m とし、

前記第1画素から前記第m画素がそれぞれ前記第1階調 GL_1 から前記第m階調 GL_m を呈した際のそれぞれの正面視角における輝度を最高階調を呈した際の正面視角における輝度を1として規格化した輝度を第1正面規格化輝度 NL_1 から第m正面規格化輝度 NL_m とし、斜め 60° 視角における輝度を最高階調を呈した際の斜め 60° 視角における輝度を1として規格化した輝度を第1斜め視角規格化輝度 IL_1 から第m斜め視角規格化輝度 IL_m とするとき、

前記制御回路は、前記第1正面規格化輝度 NL_1 から前記第m正面規格化輝度 NL_m を、前記第1正面規格化輝度 NL_1 から前記第m正面規格化輝度 NL_m の内で最も大きい値で規格化したそれぞれの正面画素間輝度比と、前記第1斜め視角規格化輝度 IL_1 から前記第m斜め視角規格化輝度 IL_m を、前記第1斜め視角規格化輝度 IL_1 から前記第m斜め視角規格化輝度 IL_m の内で最も大きい値で規格化したそれぞれの斜め 60° 画素間輝度比との差の最大値が、0.25以下となるように、前記第1画素から前記第m画素のそれぞれの前記第1副画素および前記第2副画素にそれぞれ供給する前記第1表示信号電圧および前記第2表示信号電圧を生成するように構成されている、請求項1または2に記載の液晶表示装置。

【請求項4】

前記複数のカラー表示画素の内の任意のあるカラー表示画素が、第1画素から第m画素までのm個の画素を含み、ここでmは3以上の整数であって、前記第1画素から前記第m画素までの各画素の呈すべき階調をそれぞれ第1階調 GL_1 から第m階調 GL_m とし、前記第1階調 GL_1 から前記第m階調 GL_m が少なくとも2つの異なる階調を含むとき、

前記制御回路は、前記第1階調 GL_1 から前記第m階調 GL_m の内の最も値の大きな階調を呈すべき画素の前記第1副画素および前記第2副画素にそれぞれ供給する前記第1表示信号電圧および前記第2表示信号電圧として絶対値が等しい電圧を生成するように構成されている、請求項1から3のいずれかに記載の液晶表示装置。

【請求項5】

前記制御回路は、前記カラー表示画素が有する前記m個の画素の内で前記最高階調を呈する画素以外の複数の画素のそれぞれの前記第1副画素および前記第2副画素のそれぞれに供給する前記第1表示信号電圧と前記第2表示信号電圧との絶対値の差が最大になるように、前記第1表示信号電圧および前記第2表示信号電圧を生成するように構成されている、請求項4に記載の液晶表示装置。

【請求項6】

前記第1ソースバスラインおよび第2ソースバスラインは、前記列方向に延びており、前記複数の画素のそれぞれにおいて、前記第1副画素および第2副画素は、前記列方向に配列されており、

前記第1ソースバスラインから供給される前記第1表示信号電圧および前記第2ソースバスラインから供給される前記第2表示信号電圧の極性は、それぞれフレームにおいて一定である、請求項1から5のいずれかに記載の液晶表示装置。

【請求項7】

前記第1ソースバスラインから供給される前記第1表示信号電圧の極性と、前記第2ソースバスラインから供給される前記第2表示信号電圧の極性とは、フレームにおいて互いに逆である、請求項6に記載の液晶表示装置。

【請求項8】

前記複数の画素の内で、前記列方向に配列されている画素は、同一の色を呈する画素で

あって、

前記列方向に隣接する2つの画素に属し、前記第1ソースバスラインに電氣的に接続されている2つの副画素は、前記列方向に隣接している、請求項6または7に記載の液晶表示装置。

【請求項9】

前記複数のカラー表示画素のそれぞれは、赤色画素、緑色画素および青色画素を含む、請求項1から8のいずれかに記載の液晶表示装置。

【請求項10】

前記複数のカラー表示画素のそれぞれは、さらに黄色画素を含む、請求項9に記載の液晶表示装置。

【請求項11】

前記第1TFTおよび前記第2TFTは、活性層として酸化物半導体層を有し、前記酸化物半導体層は、In-Ga-Zn-O系の半導体を含む、請求項1から10のいずれかに記載の液晶表示装置。

【請求項12】

前記In-Ga-Zn-O系の半導体は結晶質部分を含む、請求項11に記載の液晶表示装置。

【手続補正書】

【提出日】平成28年3月15日(2016.3.15)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

行および列を有するマトリクス状に配列された複数の画素と、

前記複数の画素が呈すべき階調を与える入力表示信号を受けて、前記複数の画素のそれぞれに表示信号電圧を供給する制御回路とを有する液晶表示装置であって、

前記複数の画素は、複数のカラー表示画素を形成し、前記複数のカラー表示画素のそれぞれは異なる色を呈する3以上の画素を有し、

前記複数の画素のそれぞれは、第1TFTを介して第1ソースバスラインに電氣的に接続された第1副画素と、第2TFTを介して第2ソースバスラインに電氣的に接続された第2副画素とを有し、

前記制御回路は、前記入力表示信号によって与えられる前記複数の画素の内の任意のある画素が呈すべき階調および、前記任意のある画素が属するカラー表示画素に含まれる残りの2以上の画素が呈すべき階調に基づいて、前記任意のある画素の前記第1副画素および第2副画素にそれぞれ供給する第1表示信号電圧および第2表示信号電圧を生成し、前記第1ソースバスラインおよび前記第2ソースバスラインにそれぞれ出力するように構成されており、

前記複数のカラー表示画素の内の任意のあるカラー表示画素が、第1画素から第m画素までのm個の画素を含み、ここでmは3以上の整数であって、前記第1画素から前記第m画素までの各画素の呈すべき階調をそれぞれ第1階調GL1から第m階調GLmとし、

前記第1画素から前記第m画素がそれぞれ前記第1階調GL1から前記第m階調GLmを呈した際のそれぞれの正面視角における輝度を最高階調を呈した際の正面視角における輝度を1として規格化した輝度を第1正面規格化輝度NL1から第m正面規格化輝度NLmとし、斜め60°視角における輝度を最高階調を呈した際の斜め60°視角における輝度を1として規格化した輝度を第1斜め視角規格化輝度IL1から第m斜め視角規格化輝度ILmとするとき、

前記制御回路は、前記第1正面規格化輝度NL1から前記第m正面規格化輝度NLmを

、前記第 1 正面規格化輝度 $N L 1$ から前記第 m 正面規格化輝度 $N L m$ の内で最も大きい値で規格化したそれぞれの正面画素間輝度比と、前記第 1 斜め視角規格化輝度 $I L 1$ から前記第 m 斜め視角規格化輝度 $I L m$ を、前記第 1 斜め視角規格化輝度 $I L 1$ から前記第 m 斜め視角規格化輝度 $I L m$ の内で最も大きい値で規格化したそれぞれの斜め 60° 画素間輝度比との差の最大値が、 0.25 以下となるように、前記第 1 画素から前記第 m 画素のそれぞれの前記第 1 副画素および前記第 2 副画素にそれぞれ供給する前記第 1 表示信号電圧および前記第 2 表示信号電圧を生成するように構成されている、液晶表示装置。

【請求項 2】

前記第 1 階調 $G L 1$ から前記第 m 階調 $G L m$ が少なくとも 2 つの異なる階調を含むとき、

前記制御回路は、前記第 1 階調 $G L 1$ から前記第 m 階調 $G L m$ の内の最も値の大きな階調を呈すべき画素の前記第 1 副画素および前記第 2 副画素にそれぞれ供給する前記第 1 表示信号電圧および前記第 2 表示信号電圧として絶対値が等しい電圧を生成するように構成されている、請求項 1 に記載の液晶表示装置。

【請求項 3】

前記制御回路は、前記カラー表示画素が有する前記 m 個の画素の中で前記最高階調を呈する画素以外の複数の画素のそれぞれの前記第 1 副画素および前記第 2 副画素のそれぞれに供給する前記第 1 表示信号電圧と前記第 2 表示信号電圧との絶対値の差が最大になるように、前記第 1 表示信号電圧および前記第 2 表示信号電圧を生成するように構成されている、請求項 2 に記載の液晶表示装置。

【請求項 4】

行および列を有するマトリクス状に配列された複数の画素と、

前記複数の画素が呈すべき階調を与える入力表示信号を受けて、前記複数の画素のそれぞれに表示信号電圧を供給する制御回路とを有する液晶表示装置であって、

前記複数の画素は、複数のカラー表示画素を形成し、前記複数のカラー表示画素のそれぞれは異なる色を呈する 3 以上の画素を有し、

前記複数の画素のそれぞれは、第 1 TFT を介して第 1 ソースバスラインに電氣的に接続された第 1 副画素と、第 2 TFT を介して第 2 ソースバスラインに電氣的に接続された第 2 副画素とを有し、

前記制御回路は、前記入力表示信号によって与えられる前記複数の画素の内の任意のある画素が呈すべき階調および、前記任意のある画素が属するカラー表示画素に含まれる残りの 2 以上の画素が呈すべき階調に基づいて、前記任意のある画素の前記第 1 副画素および第 2 副画素にそれぞれ供給する第 1 表示信号電圧および第 2 表示信号電圧を生成し、前記第 1 ソースバスラインおよび前記第 2 ソースバスラインにそれぞれ出力するように構成されており、

前記複数のカラー表示画素の内の任意のあるカラー表示画素が、第 1 画素から第 m 画素までの m 個の画素を含み、ここで m は 3 以上の整数であって、前記第 1 画素から前記第 m 画素までの各画素の呈すべき階調をそれぞれ第 1 階調 $G L 1$ から第 m 階調 $G L m$ とし、前記第 1 階調 $G L 1$ から前記第 m 階調 $G L m$ が少なくとも 2 つの異なる階調を含むとき、

前記制御回路は、前記第 1 階調 $G L 1$ から前記第 m 階調 $G L m$ の内の最も値の大きな階調を呈すべき画素の前記第 1 副画素および前記第 2 副画素にそれぞれ供給する前記第 1 表示信号電圧および前記第 2 表示信号電圧として絶対値が等しい電圧を生成するように構成されており、

前記制御回路は、前記カラー表示画素が有する前記 m 個の画素の中で前記最高階調を呈する画素以外の複数の画素のそれぞれの前記第 1 副画素および前記第 2 副画素のそれぞれに供給する前記第 1 表示信号電圧と前記第 2 表示信号電圧との絶対値の差が最大になるように、前記第 1 表示信号電圧および前記第 2 表示信号電圧を生成するように構成されている、液晶表示装置。

【請求項 5】

前記制御回路は、前記任意のある画素が呈すべきある 1 つの階調について、前記残りの

2以上の画素が呈すべき階調に応じて、2つ以上の異なる絶対値を有する前記第1表示信号電圧および前記第2表示信号電圧を生成することができる、請求項1から4のいずれかに記載の液晶表示装置。

【請求項6】

前記第1ソースバスラインおよび第2ソースバスラインは、前記列方向に延びており、前記複数の画素のそれぞれにおいて、前記第1副画素および第2副画素は、前記列方向に配列されており、

前記第1ソースバスラインから供給される前記第1表示信号電圧および前記第2ソースバスラインから供給される前記第2表示信号電圧の極性は、それぞれフレームにおいて一定である、請求項1から5のいずれかに記載の液晶表示装置。

【請求項7】

前記第1ソースバスラインから供給される前記第1表示信号電圧の極性と、前記第2ソースバスラインから供給される前記第2表示信号電圧の極性とは、フレームにおいて互いに逆である、請求項6に記載の液晶表示装置。

【請求項8】

前記複数の画素の中で、前記列方向に配列されている画素は、同一の色を呈する画素であって、

前記列方向に隣接する2つの画素に属し、前記第1ソースバスラインに電氣的に接続されている2つの副画素は、前記列方向に隣接している、請求項6または7に記載の液晶表示装置。

【請求項9】

前記複数のカラー表示画素のそれぞれは、赤色画素、緑色画素および青色画素を含む、請求項1から8のいずれかに記載の液晶表示装置。

【請求項10】

前記複数のカラー表示画素のそれぞれは、さらに黄色画素を含む、請求項9に記載の液晶表示装置。

【請求項11】

前記第1TFTおよび前記第2TFTは、活性層として酸化物半導体層を有し、前記酸化物半導体層は、In-Ga-Zn-O系の半導体を含む、請求項1から10のいずれかに記載の液晶表示装置。

【請求項12】

前記In-Ga-Zn-O系の半導体は結晶質部分を含む、請求項11に記載の液晶表示装置。

【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2013/073970

A. CLASSIFICATION OF SUBJECT MATTER

G09G3/36(2006.01)i, G02F1/133(2006.01)i, G09G3/20(2006.01)i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G09G3/36, G02F1/133, G09G3/20

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2013
Kokai Jitsuyo Shinan Koho	1971-2013	Toroku Jitsuyo Shinan Koho	1994-2013

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2004-062146 A (Sharp Corp.), 26 February 2004 (26.02.2004), paragraphs [0038] to [0177]; fig. 1 to 21 & JP 2009-244884 A & US 2003/0227429 A1 & US 2005/0213015 A1 & US 2006/0256271 A1 & KR 10-2005-0113578 A & KR 10-2007-0026755 A & CN 1482593 A & CN 101308270 A	1-11
A	WO 2007/034876 A1 (Sharp Corp.), 29 March 2007 (29.03.2007), paragraphs [0022] to [0051]; fig. 1 to 8 & JP 4570661 B & US 2009/0213053 A1 & EP 1953586 A1 & CN 101268412 A	1-11

☒ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
02 December, 2013 (02.12.13)Date of mailing of the international search report
10 December, 2013 (10.12.13)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2013/073970

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2005-316211 A (Fujitsu Display Technologies Corp.), 10 November 2005 (10.11.2005), paragraphs [0020] to [0145]; fig. 1 to 54 & US 2005/0253797 A1 & KR 10-2006-0044418 A & CN 1694152 A & TWB 00I338799	1-11
A	JP 2007-226196 A (Samsung Electronics Co., Ltd.), 06 September 2007 (06.09.2007), paragraphs [0008] to [0023]; fig. 1 to 7 & US 2007/0195041 A1 & KR 10-2007-0084902 A & CN 101025486 A	1-11
A	JP 2003-255908 A (Matsushita Electric Industrial Co., Ltd.), 10 September 2003 (10.09.2003), paragraphs [0018] to [0081]; fig. 1 to 16 (Family: none)	1-11
A	WO 2006/098247 A1 (Sharp Corp.), 21 September 2006 (21.09.2006), paragraphs [0032] to [0213]; fig. 1 to 30 & JP 4176818 B & US 2008/0024409 A1	1-11

国際調査報告		国際出願番号 PCT/J P 2 0 1 3 / 0 7 3 9 7 0									
A. 発明の属する分野の分類 (国際特許分類 (IPC)) Int.Cl. G09G3/36(2006.01)i, G02F1/133(2006.01)i, G09G3/20(2006.01)i											
B. 調査を行った分野 調査を行った最小限資料 (国際特許分類 (IPC)) Int.Cl. G09G3/36, G02F1/133, G09G3/20											
最小限資料以外の資料で調査を行った分野に含まれるもの <table border="0"> <tr> <td>日本国実用新案公報</td> <td>1922-1996年</td> </tr> <tr> <td>日本国公開実用新案公報</td> <td>1971-2013年</td> </tr> <tr> <td>日本国実用新案登録公報</td> <td>1996-2013年</td> </tr> <tr> <td>日本国登録実用新案公報</td> <td>1994-2013年</td> </tr> </table>				日本国実用新案公報	1922-1996年	日本国公開実用新案公報	1971-2013年	日本国実用新案登録公報	1996-2013年	日本国登録実用新案公報	1994-2013年
日本国実用新案公報	1922-1996年										
日本国公開実用新案公報	1971-2013年										
日本国実用新案登録公報	1996-2013年										
日本国登録実用新案公報	1994-2013年										
国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)											
C. 関連すると認められる文献											
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号									
A	JP 2004-062146 A (シャープ株式会社) 2004.02.26, 段落0038-0177, 第1-21図 & JP 2009-244884 A & US 2003/0227429 A1 & US 2005/0213015 A1 & US 2006/0256271 A1 & KR 10-2005-0113578 A & KR 10-2007-0026755 A & CN 1482593 A & CN 101308270 A	1-11									
A	WO 2007/034876 A1 (シャープ株式会社) 2007.03.29, 段落0022-0051, 第1-8図 & JP 4570661 B & US 2009/0213053 A1 & EP 1953586 A1 & CN 101268412 A	1-11									
☒ C欄の続きにも文献が列挙されている。 ☐ パテントファミリーに関する別紙を参照。											
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す) 「O」口頭による開示、使用、展示等に言及する文献 「P」国際出願日前で、かつ優先権の主張の基礎となる出願日の後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」同一パテントファミリー文献											
国際調査を完了した日 02.12.2013		国際調査報告の発送日 10.12.2013									
国際調査機関の名称及びあて先 日本国特許庁 (ISA/J P) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官 (権限のある職員) 山崎 仁之 電話番号 03-3581-1101 内線 3226									

国際調査報告		国際出願番号 PCT/J P 2 0 1 3 / 0 7 3 9 7 0
C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2005-316211 A (富士通ディスプレイテクノロジー株式会社) 2005.11.10, 段落 0 0 2 0 - 0 1 4 5, 第 1 - 5 4 図 & US 2005/0253797 A1 & KR 10-2006-0044418 A & CN 1694152 A & TWB 00I338799	1-11
A	JP 2007-226196 A (三星電子株式会社) 2007.09.06, 段落 0 0 0 8 - 0 0 2 3, 第 1 - 7 図 & US 2007/0195041 A1 & KR 10-2007-0084902 A & CN 101025486 A	1-11
A	JP 2003-255908 A (松下電器産業株式会社) 2003.09.10, 段落 0 0 1 8 - 0 0 8 1, 第 1 - 1 6 図 (ファミリーなし)	1-11
A	WO 2006/098247 A1 (シャープ株式会社) 2006.09.21, 段落 0 0 3 2 - 0 2 1 3, 第 1 - 3 0 図 & JP 4176818 B & US 2008/0024409 A1	1-11

フロントページの続き

(51)Int.Cl.	F I	テーマコード (参考)
	G 0 9 G 3/20	6 2 1 B
	G 0 9 G 3/20	6 2 3 C
	G 0 9 G 3/20	6 2 4 B
	G 0 2 F 1/133	5 1 0
	G 0 2 F 1/133	5 5 0

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ

(72)発明者 吉田 壮寿
大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

(72)発明者 下敷領 文一
大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

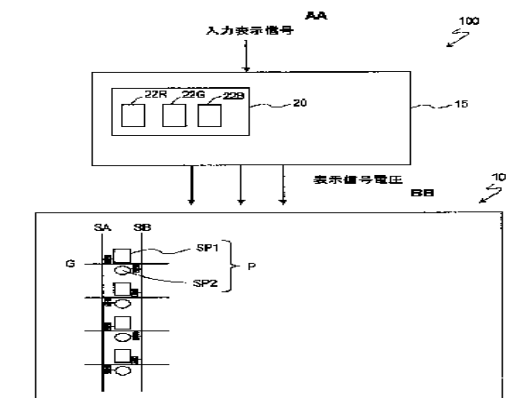
Fターム(参考) 2H193 ZA04 ZB16 ZD13 ZD23 ZP03 ZQ11
5C006 AA12 AA16 AA17 AA22 AC21 AC27 AC28 AF42 AF43 AF45
AF46 BB16 BC06 FA55
5C080 AA10 BB05 CC03 DD01 EE29 EE30 FF11 FF12 GG09 GG12
JJ02 JJ04 JJ05 KK43

(注) この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	液晶表示装置		
公开(公告)号	JPWO2014042073A1	公开(公告)日	2016-08-18
申请号	JP2014535518	申请日	2013-09-05
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
[标]发明人	吉田壮寿 下敷領文一		
发明人	吉田 壮寿 下敷領 文一		
IPC分类号	G09G3/36 G09G3/20 G02F1/133		
CPC分类号	G09G3/3607 G09G3/3614 G09G3/3648 G09G3/3659 G09G2300/0447 G09G2300/0452 G09G2300/0478 G09G2300/0809 G09G2310/027 G09G2320/028 G09G2320/068		
FI分类号	G09G3/36 G09G3/20.641.C G09G3/20.641.P G09G3/20.612.U G09G3/20.642.J G09G3/20.621.B G09G3/20.623.C G09G3/20.624.B G02F1/133.510 G02F1/133.550		
F-TERM分类号	2H193/ZA04 2H193/ZB16 2H193/ZD13 2H193/ZD23 2H193/ZP03 2H193/ZQ11 5C006/AA12 5C006/AA16 5C006/AA17 5C006/AA22 5C006/AC21 5C006/AC27 5C006/AC28 5C006/AF42 5C006/AF43 5C006/AF45 5C006/AF46 5C006/BB16 5C006/BC06 5C006/FA55 5C080/AA10 5C080/BB05 5C080/CC03 5C080/DD01 5C080/EE29 5C080/EE30 5C080/FF11 5C080/FF12 5C080/GG09 5C080/GG12 5C080/JJ02 5C080/JJ04 5C080/JJ05 5C080/KK43		
代理人(译)	奥田诚治 三宅明子 田中 悠		
优先权	2012201917 2012-09-13 JP		
其他公开文献	JP6140711B2		
外部链接	Espacenet		

摘要(译)

根据本发明实施方式的液晶显示装置 (100) 具有三个或更多个像素 (P) , 其中多个彩色显示像素 (CP) 呈现不同的颜色, 并且像素 (P) 包括第一TFT (T1) 。通过第二子像素 (SP1) 经由第二TFT (T2) 电连接到第二源极总线 (SB) 的第一子像素 (SP1) 。控制电路 (15) 具有两个子像素 (SP2) , 并且包括在由输入显示信号给定的像素 (P) 和该像素 (P) 所属的彩色显示像素 (CP) 所呈现的灰度中。基于剩余的两个或更多个像素 (P) 应表现出的灰度, 分别提供给像素 (P) 的第一子像素 (SP1) 和第二子像素 (SP2) 的第一显示信号电压和第二显示信号电压。产生显示信号电压并将其分别输出到第一源极总线 (SA) 和第二源极总线 (SB) 。



AA Input display signal
BB Display signal voltage