

(19) 日本国特許庁(JP)

再公表特許(A1)

(11) 国際公開番号

W02011/055754

発行日 平成25年3月28日(2013.3.28)

(43) 国際公開日 平成23年5月12日(2011.5.12)

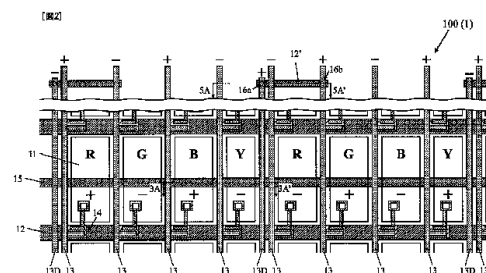
(51) Int.Cl.	F I	テーマコード (参考)
G02F 1/1345 (2006.01)	G02F 1/1345	2H088
G02F 1/133 (2006.01)	G02F 1/133 510	2H092
G02F 1/1335 (2006.01)	G02F 1/1335 505	2H191
G02F 1/13 (2006.01)	G02F 1/13 101	2H193
G09G 3/36 (2006.01)	G09G 3/36	5C006
審査請求 有 予備審査請求 未請求 (全 29 頁) 最終頁に続く		

出願番号	特願2011-539382 (P2011-539382)	(71) 出願人	000005049
(21) 国際出願番号	PCT/JP2010/069620		シャープ株式会社
(22) 国際出願日	平成22年11月4日(2010.11.4)		大阪府大阪市阿倍野区長池町22番22号
(31) 優先権主張番号	特願2009-255259 (P2009-255259)	(74) 代理人	100101683
(32) 優先日	平成21年11月6日(2009.11.6)		弁理士 奥田 誠司
(33) 優先権主張国	日本国(JP)	(74) 代理人	100155000
			弁理士 喜多 修市
		(74) 代理人	100139930
			弁理士 山下 亮司
		(74) 代理人	100125922
			弁理士 三宅 章子
		(72) 発明者	津幡 俊英
			大阪府大阪市阿倍野区長池町22番22号
			シャープ株式会社内
		Fターム(参考)	2H088 FA15 JA04 MA01
			最終頁に続く

(54) 【発明の名称】 液晶表示装置

(57) 【要約】

本発明による液晶表示装置(100)は、複数の行および複数の列を含むマトリクス状に配列された複数の画素を有し、アクティブマトリクス基板(10)、対向基板(20)、液晶層(30)および信号線駆動回路(3)を備える。複数の画素は、互いに異なる色を表示するm種類(mは4以上の偶数)の画素が行方向に沿って同じ順で繰り返し並ぶように配列されている。アクティブマトリクス基板(10)が有する複数本の信号線(13)のうち、m種類の画素のうちのある1種類の画素を挟んで隣接する2本の信号線(13)には、互いに同じ極性の階調電圧が供給される。アクティブマトリクス基板(10)は、列方向に延び、上記2本の信号線(13)の間に設けられた付加信号線(13D)を有する。付加信号線(13D)は、上記2本の信号線(13)に供給される階調電圧とは逆の極性の階調電圧を供給される。本発明によると、1個の画素が偶数個の画素によって規定される液晶表示装置の表示品位を向上させることができる。



【特許請求の範囲】**【請求項 1】**

複数の行および複数の列を含むマトリクス状に配列された複数の画素を有し、

前記複数の画素のそれぞれに設けられた画素電極、前記画素電極に電氣的に接続されたスイッチング素子、行方向に延びる複数本の走査線および列方向に延びる複数本の信号線を有するアクティブマトリクス基板と、

前記アクティブマトリクス基板に対向する対向基板と、

前記アクティブマトリクス基板と前記対向基板との間に設けられた液晶層と、

前記複数本の信号線のそれぞれに正極性または負極性の階調電圧を表示信号として供給する信号線駆動回路と、を備え、

10

前記複数の画素は、互いに異なる色を表示する m 種類 (m は 4 以上の偶数) の画素を含む液晶表示装置であって、

前記複数本の信号線のうち、前記 m 種類の画素のうちのある 1 種類の画素を挟んで隣接する 2 本の信号線には、互いに同じ極性の階調電圧が供給され、

前記アクティブマトリクス基板は、列方向に延び、前記 2 本の信号線の間に設けられた付加信号線であって、前記 2 本の信号線に供給される階調電圧とは逆の極性の階調電圧を供給される付加信号線をさらに有する液晶表示装置。

【請求項 2】

前記 m 種類の画素のうちの前記ある 1 種類の画素の開口率は、他の少なくとも 1 種類の画素の開口率よりも低い請求項 1 に記載の液晶表示装置。

20

【請求項 3】

前記付加信号線は、前記複数本の信号線のうちの前記 2 本の信号線とは異なる信号線に電氣的に接続されており、

前記 m 種類の画素のうち、前記付加信号線が接続された信号線を介して前記画素電極に階調電圧を印加される画素は、他の少なくとも 1 種類の画素よりも小さい請求項 1 または 2 に記載の液晶表示装置。

【請求項 4】

前記複数の画素は、赤を表示する赤画素、緑を表示する緑画素、青を表示する青画素および黄を表示する黄画素を含む請求項 1 から 3 のいずれかに記載の液晶表示装置。

【請求項 5】

30

前記 2 本の信号線の間に位置する前記ある 1 種類の画素は、前記緑画素および前記黄画素の一方である請求項 4 に記載の液晶表示装置。

【請求項 6】

前記付加信号線は、前記複数本の信号線のうちの前記 2 本の信号線とは異なる信号線に電氣的に接続されており、

前記 m 種類の画素のうち、前記付加信号線が接続された信号線を介して前記画素電極に階調電圧を印加される画素は、前記緑画素および前記黄画素の他方である請求項 5 に記載の液晶表示装置。

【請求項 7】

40

前記付加信号線は、前記複数本の信号線のうちの前記 2 本の信号線とは異なる信号線に電氣的に接続されており、

前記 m 種類の画素のうち、前記付加信号線が接続された信号線を介して前記画素電極に階調電圧を印加される画素は、前記緑画素または前記黄画素である請求項 4 に記載の液晶表示装置。

【請求項 8】

前記アクティブマトリクス基板は、行方向に延びる補助容量線と、前記補助容量線に略平行に延び、前記補助容量線に電氣的に接続された冗長補助容量線と、をさらに有する請求項 1 から 7 のいずれかに記載の液晶表示装置。

【請求項 9】

前記付加信号線は、前記スイッチング素子に電氣的に接続されていない請求項 1 から 8

50

のいずれかに記載の液晶表示装置。

【請求項 10】

前記複数本の信号線のうち、前記 m 種類の画素のうちの前記ある 1 種類の画素以外の画素を挟んで隣接する 2 本の信号線には、互いに逆の極性の階調電圧が供給される請求項 1 から 9 のいずれかに記載の液晶表示装置。

【請求項 11】

それぞれが行方向に沿って連続する m 個の画素によって規定される複数の絵素を有し、前記複数の絵素のそれぞれ内で、隣接する 2 個の画素の前記画素電極には、互いに逆の極性の階調電圧が印加され、

前記複数の絵素のうちの行方向に沿って隣接する 2 個の絵素において、同じ色を表示する画素の前記画素電極には、互いに逆の極性の階調電圧が印加される請求項 1 から 10 のいずれかに記載の液晶表示装置。

【請求項 12】

前記信号線駆動回路は、行方向に沿って並ぶ複数の出力端子を有し、

前記複数の出力端子は、行方向に沿って連続する m 個の出力端子がそれぞれに属する複数の出力端子群を含み、

前記複数の出力端子群のそれぞれ内で、互いに隣接する 2 個の出力端子は、互いに逆の極性の階調電圧を出力し、

前記複数の出力端子群のうちの行方向に沿って隣接する 2 つの出力端子群において、同じ番目の出力端子は、互いに逆の極性の階調電圧を出力する請求項 1 から 11 のいずれかに記載の液晶表示装置。

【請求項 13】

前記信号線駆動回路は、行方向に沿って並ぶ複数の出力端子を有し、

前記複数の出力端子のうちの互いに隣接する 2 個の出力端子は、互いに逆の極性の階調電圧を出力し、

前記液晶表示装置は、前記複数本の信号線と前記複数の出力端子とが一对で接続された接続領域を有し、

前記接続領域は、 i 番目 (i は自然数) の信号線と i 番目の出力端子とが接続された順接続領域と、 j 番目 (j は i とは異なる自然数) の信号線と ($j + 1$) 番目の出力端子とが接続され、且つ、($j + 1$) 番目の信号線と j 番目の出力端子とが接続された逆転接続領域と、を有する請求項 1 から 11 のいずれかに記載の液晶表示装置。

【請求項 14】

請求項 8 に記載の液晶表示装置の表示欠陥修正方法であって、

前記複数本の信号線のうちから、前記複数本の走査線のいずれかと短絡している信号線または断線している信号線を特定する工程と、

前記特定された信号線の短絡発生箇所または断線発生箇所を表示信号が迂回するように、前記付加信号線および前記冗長補助容量線を用いて迂回経路を形成する工程と、を包含する表示欠陥修正方法。

【請求項 15】

前記迂回経路を形成する工程は、

短絡発生箇所または断線発生箇所よりも上流側に位置する前記冗長補助容量線と前記特定された信号線とを電氣的に接続する工程と、

前記上流側の冗長補助容量線と前記付加信号線とを電氣的に接続する工程と、

短絡発生箇所または断線発生箇所よりも下流側に位置する前記冗長補助容量線と前記特定された信号線とを電氣的に接続する工程と、

前記下流側の冗長補助容量線と前記付加信号線とを電氣的に接続する工程と、

前記上流側の冗長補助容量線、前記下流側の冗長補助容量線および前記付加信号線をそれぞれ所定の箇所で切断する工程と、を含む請求項 14 に記載の表示欠陥修正方法。

【発明の詳細な説明】

【技術分野】

10

20

30

40

50

【 0 0 0 1 】

本発明は、液晶表示装置に関し、特に、互いに異なる色を表示する４種類以上の画素によってカラー表示を行う液晶表示装置に関する。

【 背景技術 】

【 0 0 0 2 】

現在、液晶表示装置が様々な用途に利用されている。一般的な液晶表示装置では、光の三原色である赤、緑、青を表示する３個の画素によって１個の絵素が構成されており、そのことによってカラー表示が可能になっている。

【 0 0 0 3 】

しかしながら、従来の液晶表示装置は、表示可能な色の範囲（「色再現範囲」と呼ばれる。）が狭いという問題を有している。そこで、液晶表示装置の色再現範囲を広くするために、表示に用いる原色の数を増やす手法が提案されている。

【 0 0 0 4 】

例えば、特許文献１には、図１５に示すように、赤を表示する赤画素Ｒ、緑を表示する緑画素Ｇおよび青を表示する青画素Ｂに加えて黄を表示する黄画素Ｙを含む４個の画素によって１個の絵素Ｐが構成された液晶表示装置８００が開示されている。この液晶表示装置８００では、４個の画素Ｒ、Ｇ、Ｂ、Ｙによって表示される赤、緑、青、黄の４つの原色を混色することにより、カラー表示が行われる。

【 0 0 0 5 】

４つ以上の原色を用いて表示を行うことにより、三原色を用いて表示を行う従来の液晶表示装置よりも色再現範囲を広くすることができる。本願明細書では、４つ以上の原色を用いて表示を行う液晶表示装置を「多原色液晶表示装置」と称し、三原色を用いて表示を行う液晶表示装置を「三原色液晶表示装置」と称する。

【 0 0 0 6 】

また、特許文献２には、図１６に示すように、赤画素Ｒ、緑画素Ｇおよび青画素Ｂに加えて白を表示する白画素Ｗを含む４個の画素によって１個の絵素Ｐが構成された液晶表示装置９００が開示されている。この液晶表示装置９００では、追加された画素が白画素Ｗであるので、色再現範囲を広くすることはできないものの、表示輝度を高くすることができる。

【 0 0 0 7 】

しかしながら、図１５に示した液晶表示装置８００および図１６に示した液晶表示装置９００のように１個の絵素Ｐが偶数個の画素から構成されていると、ドット反転駆動を行った場合に、横シャドーと呼ばれる現象が発生し、表示品位が低下してしまう。ドット反転駆動は、表示のちらつき（フリッカと呼ばれる。）の発生を抑制する手法であり、印加電圧の極性を１画素ごとに反転させる駆動方法である。

【 0 0 0 8 】

図１７に、三原色液晶表示装置にドット反転駆動を行った場合の各画素への印加電圧の極性を示し、図１８および図１９に、液晶表示装置８００および９００にドット反転駆動を行った場合の各画素への印加電圧の極性を示す。

【 0 0 0 9 】

三原色液晶表示装置では、図１７に示すように、同色の画素への印加電圧の極性が、行方向に沿って反転する。例えば図１７中の１行目、３行目、５行目の画素行では、左側から右側に向かうにつれて、赤画素Ｒへの印加電圧の極性は正（＋）、負（－）、正（＋）となり、緑画素Ｇへの印加電圧の極性は負（－）、正（＋）、負（－）となり、青画素Ｂへの印加電圧の極性は正（＋）、負（－）、正（＋）となる。

【 0 0 1 0 】

これに対し、液晶表示装置８００および９００では、１個の絵素Ｐが偶数個（４個）の画素から構成されているので、図１８および図１９に示すように、各画素行で同色の画素への印加電圧の極性が全て同じになってしまう。例えば図１８中の１行目、３行目、５行目の画素行では、赤画素Ｒおよび黄画素Ｙへの印加電圧の極性は全て正（＋）であり、緑

10

20

30

40

50

画素 G および青画素 B への印加電圧の極性は全て負 (-) である。また、図 19 中の 1 行目、3 行目、5 行目の画素行では、赤画素 R および青画素 B への印加電圧の極性は全て正 (+) であり、緑画素 G および白画素 W への印加電圧の極性は全て負 (-) である。

【 0 0 1 1 】

このように、行方向で同色の画素への印加電圧の極性が全て同じになってしまうと、単色でウィンドウパターンを表示したときに横シャドーが発生してしまう。以下、図 20 を参照しながら横シャドーが発生する原因を説明する。

【 0 0 1 2 】

図 20 (a) に示すように、低輝度の背景 B G に囲まれるように単色で高輝度のウィンドウ W D を表示するとき、ウィンドウ W D の左右に、本来の表示よりも高輝度となる横シャドー S D が発生することがある。

【 0 0 1 3 】

図 20 (b) には、一般的な液晶表示装置の 2 個の画素に対応する領域の等価回路を示している。図 20 (b) に示すように、各画素には薄膜トランジスタ (T F T) 1 4 が設けられている。T F T 1 4 のゲート電極、ソース電極およびドレイン電極には、それぞれ走査線 1 2、信号線 1 3 および画素電極 1 1 が電氣的に接続されている。

【 0 0 1 4 】

画素電極 1 1 と、画素電極 1 1 に対向するように設けられた対向電極 2 1 と、画素電極 1 1 と対向電極 2 1 との間に位置する液晶層とによって、液晶容量 C_{LC} が構成される。また、画素電極 1 1 に電氣的に接続された補助容量電極 1 7 と、補助容量電極 1 7 に対向するように設けられた補助容量対向電極 1 5 a と、補助容量電極 1 7 と補助容量対向電極 1 5 a との間に位置する誘電体層 (絶縁膜) とによって、補助容量 C_{CS} が構成される。

【 0 0 1 5 】

補助容量対向電極 1 5 a は、補助容量線 1 5 に電氣的に接続されており、補助容量対向電圧 (C S 電圧) を供給される。図 20 (c) および (d) に、C S 電圧およびゲート電圧の時間変化を示す。なお、図 20 (c) と図 20 (d) とでは、書き込み電圧 (信号線 1 3 を介して画素電極 1 1 に供給される階調電圧) の極性が互いに異なっている。

【 0 0 1 6 】

ゲート電圧がオン状態となり、画素への充電が開始されると、画素電極 1 1 の電位 (ドレイン電圧) が変化し、この際、図 20 (c) および (d) に示すように、ドレイン・C S 間の寄生容量を介して C S 電圧にリップル電圧が重畳される。図 20 (c) と図 20 (d) との比較からわかるように、リップル電圧の極性は、書き込み電圧の極性に依りて反転する。

【 0 0 1 7 】

C S 電圧に重畳されたリップル電圧は時間とともに減衰する。書き込み電圧の振幅が小さい場合、つまり、背景 B G を表示する画素では、ゲート電圧がオフ状態となる時にリップル電圧はほぼゼロとなる。一方、書き込み電圧の振幅が大きい場合、つまり、ウィンドウ W D を表示する画素では、リップル電圧が背景 B G を表示する画素に比べて高くなるので、図 20 (c) および (d) に示しているように、ゲート電圧がオフ状態になる時に C S 電圧に重畳されたリップル電圧は減衰しきっておらず、ゲート電圧がオフ状態になった後もリップル電圧は減衰する。そのため、C S 電圧の影響を受けるドレイン電圧 (画素電極電位) は残存しているリップル電圧 V_{α} に起因して本来のレベルからずれる。

【 0 0 1 8 】

同じ画素行内で、逆の極性のリップル電圧同士は相殺するように働くが、同じ極性のリップル電圧は重畳してしまう。そのため、図 18 および図 19 に示したように、行方向で同色画素への印加電圧の極性が全て同じになってしまうと、単色でウィンドウパターンを表示したときに横シャドーが発生してしまう。

【 0 0 1 9 】

横シャドーの発生を防止する技術が、特許文献 3 に開示されている。図 21 に、特許文献 3 に開示されている液晶表示装置 1000 を示す。

10

20

30

40

50

【 0 0 2 0 】

液晶表示装置 1 0 0 0 は、図 2 1 に示すように、赤画素 R、緑画素 G、青画素 B および白画素 W によって構成される絵素 P を有する液晶表示パネル 1 0 0 1 と、液晶表示パネル 1 0 0 1 に設けられた複数本の信号線 1 0 1 3 に表示信号を供給するソースドライバ 1 0 0 3 とを備える。

【 0 0 2 1 】

ソースドライバ 1 0 0 3 は、それぞれが複数本の信号線 1 0 1 3 のそれぞれに一对一で対応する複数の個別ドライバ 1 0 0 3 a を有する。複数の個別ドライバ 1 0 0 3 a は、行方向に沿って並び、それぞれ正極性または負極性の階調電圧を出力する。

【 0 0 2 2 】

一般的なソースドライバでは、隣接する 2 個の個別ドライバから出力される階調電圧の極性が必ず逆である。つまり、ある水平走査期間においてソースドライバから出力される階調電圧の極性は、行方向に沿って正、負、正、負・・・と必ず反転する。

【 0 0 2 3 】

これに対し、液晶表示装置 1 0 0 0 のソースドライバ 1 0 0 3 では、隣接する 2 個の個別ドライバ 1 0 0 3 a から出力される階調電圧の極性は、必ずしも逆ではない。つまり、ある水平走査期間においてソースドライバ 1 0 0 3 から出力される階調電圧の極性は、行方向に沿って基本的には反転するが、正、正あるいは負、負と同極性が連続することもある。

【 0 0 2 4 】

具体的には、複数の個別ドライバ 1 0 0 3 a を連続する 4 個ごとに複数の個別ドライバ群 1 0 0 3 g に区分したときに、各個別ドライバ群 1 0 0 3 g 内において隣接する 2 個の個別ドライバ 1 0 0 3 a から出力される階調電圧の極性は逆であり、且つ、奇数番目の個別ドライバ群 1 0 0 3 g の s 番目 (s は当然 1 ~ 4 の整数) の個別ドライバ 1 0 0 3 a から出力される階調電圧の極性と、偶数番目の個別ドライバ群 1 0 0 3 g の s 番目の個別ドライバ 1 0 0 3 a から出力される階調電圧の極性が逆である。そのため、各個別ドライバ群 1 0 0 3 g 内では、個別ドライバ 1 0 0 3 a から出力される階調電圧の極性が行方向に沿って反転するが、個別ドライバ群 1 0 0 3 g 同士の境界部分では、同極性が連続することになる。

【 0 0 2 5 】

このような構成により、液晶表示装置 1 0 0 0 では、各絵素 P において、行方向に沿って隣接する 2 個の画素の画素電極に互いに逆の極性の階調電圧が印加され、且つ、行方向に沿って隣接する 2 個の絵素 P において、同じ色を表示する画素の画素電極に互いに逆の極性の階調電圧が印加される。そのため、行方向に沿って同色画素への印加電圧の極性が揃うことがなく、横シャドウの発生を防止することができる。

【 先行技術文献 】

【 特許文献 】

【 0 0 2 6 】

【 特許文献 1 】 特表 2 0 0 4 - 5 2 9 3 9 6 号 公 報

【 特許文献 2 】 特開平 1 1 - 2 9 5 7 1 7 号 公 報

【 特許文献 3 】 国際公開第 2 0 0 7 / 0 6 3 6 2 0 号

【 発明の概要 】

【 発明が解決しようとする課題 】

【 0 0 2 7 】

しかしながら、特許文献 3 に開示されている技術を用いると、特定の画素が、同じ極性の階調電圧を供給される信号線 1 0 1 3 に挟まれることになる。図 2 1 に示す構成では、青画素 B は、自らの画素電極に対応する信号線 1 0 1 3 と、隣の白画素 W の画素電極に対応する信号線 1 0 1 3 との間に位置しており、これらの信号線 1 0 1 3 に供給される階調電圧の極性は同じである。このように、同極性の信号線 1 0 1 3 の間に位置する画素では、表示輝度が本来のレベルからずれ、表示品位が低下してしまう。以下、この理由を、図

10

20

30

40

50

22を参照しながら説明する。

【0028】

図22(a)に示すように、画素に充電が行われた後に信号線1013に供給される表示信号(ソース信号)が変化すると、ソースとドレインとの間の寄生容量(ソース・ドレイン間容量)Csdを介して画素電極の電位(ドレイン電圧)も変動する。このときの変動量ΔVは、ソース信号の変化量(振幅)Vsp、ソース・ドレイン間容量Csdおよび画素容量Cpixを用いて下式(1)で表される。

$$\Delta V = V_{sp} \cdot (C_{sd} / C_{pix}) \quad \dots (1)$$

【0029】

ある画素の画素電極の電位は、その画素の画素電極に階調電圧を供給するための信号線1013(以下では「自ソース」と呼ぶこともある。)の電圧変化だけでなく、その画素に行方向に沿って隣接する画素の画素電極に階調電圧を供給するための信号線1013(以下では「他ソース」と呼ぶこともある。)の電圧変化の影響も受ける。そのため、図22(b)に示すように、自ソースの信号の極性跟他ソースの信号の極性が逆であれば、画素電極の電位の変動量ΔVは、キャンセルされる。

【0030】

ところが、従来の液晶表示装置1000において、同極性の信号線の間に位置する画素では、自ソース信号の極性跟他ソース信号の極性が同じであるので、ΔVがキャンセルされない。そのため、ΔVの分だけドレイン電圧が低下し、液晶層に印加される実効的な電圧が低下する。そのため、表示輝度が本来のレベルからずれてしまう。その結果、例えばノーマリブラックモードでは、表示が暗くなり、表示品位が低下する。この表示品位の低下は、例えば、列方向に延びるライン状の表示むら(縦シャドウと呼ばれる。)として視認される。

【0031】

本発明は、上記問題に鑑みてなされたものであり、その目的は、1個の絵素が偶数個の画素によって規定される液晶表示装置の表示品位を向上させることにある。

【課題を解決するための手段】

【0032】

本発明による液晶表示装置は、複数の行および複数の列を含むマトリクス状に配列された複数の画素を有し、前記複数の画素のそれぞれに設けられた画素電極、前記画素電極に電氣的に接続されたスイッチング素子、行方向に延びる複数本の走査線および列方向に延びる複数本の信号線を有するアクティブマトリクス基板と、前記アクティブマトリクス基板に対向する対向基板と、前記アクティブマトリクス基板と前記対向基板との間に設けられた液晶層と、前記複数本の信号線のそれぞれに正極性または負極性の階調電圧を表示信号として供給する信号線駆動回路と、を備え、前記複数の画素は、互いに異なる色を表示するm種類(mは4以上の偶数)の画素を含む液晶表示装置であって、前記複数本の信号線のうち、前記m種類の画素のうちのある1種類の画素を挟んで隣接する2本の信号線には、互いに同じ極性の階調電圧が供給され、前記アクティブマトリクス基板は、列方向に延び、前記2本の信号線の間に設けられた付加信号線であって、前記2本の信号線に供給される階調電圧とは逆の極性の階調電圧を供給される付加信号線をさらに有する。

【0033】

ある好適な実施形態において、前記複数の画素は、前記m種類の画素が行方向に沿って同じ順で繰り返し並ぶように配列されている。

【0034】

ある好適な実施形態において、前記m種類の画素のうちの前記ある1種類の画素の開口率は、他の少なくとも1種類の画素の開口率よりも低い。

【0035】

ある好適な実施形態において、前記付加信号線は、前記複数本の信号線のうちの前記2本の信号線とは異なる信号線に電氣的に接続されており、前記m種類の画素のうち、前記付加信号線が接続された信号線を介して前記画素電極に階調電圧を印加される画素は、他

の少なくとも 1 種類の画素よりも小さい。

【0036】

ある好適な実施形態において、前記複数の画素は、赤を表示する赤画素、緑を表示する緑画素、青を表示する青画素および黄を表示する黄画素を含む。

【0037】

ある好適な実施形態において、前記 2 本の信号線の間に位置する前記ある 1 種類の画素は、前記緑画素および前記黄画素の一方である。

【0038】

ある好適な実施形態において、前記付加信号線は、前記複数本の信号線のうちの前記 2 本の信号線とは異なる信号線に電氣的に接続されており、前記 m 種類の画素のうち、前記付加信号線が接続された信号線を介して前記画素電極に階調電圧を印加される画素は、前記緑画素および前記黄画素の他方である。

10

【0039】

ある好適な実施形態において、前記付加信号線は、前記複数本の信号線のうちの前記 2 本の信号線とは異なる信号線に電氣的に接続されており、前記 m 種類の画素のうち、前記付加信号線が接続された信号線を介して前記画素電極に階調電圧を印加される画素は、前記緑画素または前記黄画素である。

【0040】

ある好適な実施形態において、前記アクティブマトリクス基板は、行方向に延びる補助容量線と、前記補助容量線に略平行に延び、前記補助容量線に電氣的に接続された冗長補助容量線と、をさらに有する。

20

【0041】

ある好適な実施形態において、前記付加信号線は、前記スイッチング素子に電氣的に接続されていない。

【0042】

ある好適な実施形態において、前記複数本の信号線のうち、前記 m 種類の画素のうちの前記ある 1 種類の画素以外の画素を挟んで隣接する 2 本の信号線には、互いに逆の極性の階調電圧が供給される。

【0043】

ある好適な実施形態において、本発明による液晶表示装置は、それぞれが行方向に沿って連続する m 個の画素によって規定される複数の絵素を有し、前記複数の絵素のそれぞれ内で、隣接する 2 個の画素の前記画素電極には、互いに逆の極性の階調電圧が印加され、前記複数の絵素のうちの行方向に沿って隣接する 2 個の絵素において、同じ色を表示する画素の前記画素電極には、互いに逆の極性の階調電圧が印加される。

30

【0044】

ある好適な実施形態において、前記信号線駆動回路は、行方向に沿って並ぶ複数の出力端子を有し、前記複数の出力端子は、行方向に沿って連続する m 個の出力端子がそれぞれに属する複数の出力端子群を含み、前記複数の出力端子群のそれぞれ内で、互いに隣接する 2 個の出力端子は、互いに逆の極性の階調電圧を出力し、前記複数の出力端子群のうちの行方向に沿って隣接する 2 つの出力端子群において、同じ番目の出力端子は、互いに逆の極性の階調電圧を出力する。

40

【0045】

ある好適な実施形態において、前記信号線駆動回路は、行方向に沿って並ぶ複数の出力端子を有し、前記複数の出力端子のうちの互いに隣接する 2 個の出力端子は、互いに逆の極性の階調電圧を出力し、前記液晶表示装置は、前記複数本の信号線と前記複数の出力端子とが一对で接続された接続領域を有し、前記接続領域は、 i 番目 (i は自然数) の信号線と i 番目の出力端子とが接続された順接続領域と、 j 番目 (j は i とは異なる自然数) の信号線と ($j + 1$) 番目の出力端子とが接続され、且つ、($j + 1$) 番目の信号線と j 番目の出力端子とが接続された逆転接続領域と、を有する。

【0046】

50

本発明による表示欠陥修正方法は、前記アクティブマトリクス基板に前記補助容量線および前記冗長補助容量線が設けられた構成を有する液晶表示装置の表示欠陥修正方法であって、前記複数本の信号線のうちから、前記複数本の走査線のいずれかと短絡している信号線または断線している信号線を特定する工程と、前記特定された信号線の短絡発生箇所または断線発生箇所を表示信号が迂回するように、前記付加信号線および前記冗長補助容量線を用いて迂回経路を形成する工程と、を包含する。

【0047】

ある好適な実施形態において、前記迂回経路を形成する工程は、短絡発生箇所または断線発生箇所よりも上流側に位置する前記冗長補助容量線と前記特定された信号線とを電氣的に接続する工程と、前記上流側の冗長補助容量線と前記付加信号線とを電氣的に接続する工程と、短絡発生箇所または断線発生箇所よりも下流側に位置する前記冗長補助容量線と前記特定された信号線とを電氣的に接続する工程と、前記下流側の冗長補助容量線と前記付加信号線とを電氣的に接続する工程と、前記上流側の冗長補助容量線、前記下流側の冗長補助容量線および前記付加信号線をそれぞれ所定の箇所で切断する工程と、を含む。

【発明の効果】

【0048】

本発明によると、1個の絵素が偶数個の画素によって規定される液晶表示装置の表示品位を向上させることができる。

【図面の簡単な説明】

【0049】

【図1】本発明の好適な実施形態における液晶表示装置100を模式的に示す図である。

【図2】本発明の好適な実施形態における液晶表示装置100を模式的に示す図であり、1行8列に配置された8個の画素（行方向に沿って隣接する2個の絵素P）に対応した領域を示す平面図である。

【図3】本発明の好適な実施形態における液晶表示装置100を模式的に示す図であり、図2中の3A - 3A'線に沿った断面図である。

【図4】本発明の好適な実施形態における液晶表示装置100を模式的に示す図である。

【図5】本発明の好適な実施形態における液晶表示装置100を模式的に示す図であり、図2中の5A - 5A'線に沿った断面図である。

【図6】本発明の好適な実施形態における液晶表示装置100を模式的に示す図であり、1行8列に配置された8個の画素（行方向に沿って隣接する2個の絵素P）に対応した領域を示す平面図である。

【図7】本発明の好適な実施形態における液晶表示装置200を模式的に示す図であり、1行8列に配置された8個の画素（行方向に沿って隣接する2個の絵素P）に対応した領域を示す平面図である。

【図8】本発明の好適な実施形態における液晶表示装置200を模式的に示す図である。

【図9】本発明の好適な実施形態における液晶表示装置300を模式的に示す図であり、1行8列に配置された8個の画素（行方向に沿って隣接する2個の絵素P）に対応した領域を示す平面図である。

【図10】本発明の好適な実施形態における液晶表示装置300の信号線13に断線が発生した場合の修正方法を説明するための図である。

【図11】本発明の好適な実施形態における液晶表示装置300の信号線13に断線が発生した場合の修正方法を説明するための図である。

【図12】液晶表示パネル1の画素配置の他の例を示す図である。

【図13】液晶表示パネル1の画素配置のさらに他の例を示す図である。

【図14】横シャドーの発生を防止し得る反転駆動を実現するための他の構成を示す図である。

【図15】従来の液晶表示装置800を模式的に示す図である。

【図16】従来の液晶表示装置900を模式的に示す図である。

【図17】三原色液晶表示装置にドット反転駆動を行った場合の各画素への印加電圧の極

10

20

30

40

50

性を示す図である。

【図 1 8】従来の液晶表示装置 8 0 0 にドット反転駆動を行った場合の各画素への印加電圧の極性を示す図である。

【図 1 9】従来の液晶表示装置 9 0 0 にドット反転駆動を行った場合の各画素への印加電圧の極性を示す図である。

【図 2 0】(a) ~ (d) は、横シャドーが発生する理由を説明するための図である。

【図 2 1】従来の液晶表示装置 1 0 0 0 を模式的に示す図である。

【図 2 2】(a) および (b) は、従来の液晶表示装置 1 0 0 0 において表示品位の低下が発生する理由を説明するための図である。

【発明を実施するための形態】

10

【 0 0 5 0 】

以下、図面を参照しながら本発明の実施形態を説明する。なお、本発明は以下の実施形態に限定されるものではない。

【 0 0 5 1 】

(実施形態 1)

図 1 に、本実施形態における液晶表示装置 1 0 0 を示す。液晶表示装置 1 0 0 は、図 1 に示すように、複数の行および複数の列を含むマトリクス状に配列された複数の画素を有する液晶表示パネル 1 と、液晶表示パネル 1 に駆動信号を供給する走査線駆動回路 (ゲートドライバ) 2 および信号線駆動回路 (ソースドライバ) 3 とを備える。

【 0 0 5 2 】

20

液晶表示パネル 1 の複数の画素は、赤を表示する赤画素 R、緑を表示する緑画素 G、青を表示する青画素 B および黄を表示する黄画素 Y を含む。つまり、複数の画素は、互いに異なる色を表示する 4 種類の画素を含む。

【 0 0 5 3 】

これら複数の画素は、行方向に沿って 4 種類の画素が同じ順で繰り返し並ぶように配列されている。図 1 に示す例では、複数の画素は、図中左側から右側に向かって赤画素 R、緑画素 G、青画素 B、黄画素 Y の順で循環的に配列されている。行方向に沿って連続する 4 個の画素 (赤画素 R、緑画素 G、青画素 B および黄画素 Y) によって、カラー表示を行う最小の単位である 1 個の絵素 P が規定される。

【 0 0 5 4 】

30

図 2 および図 3 に、液晶表示装置 1 0 0 が備える液晶表示パネル 1 の具体的な構造を示す。図 2 は、液晶表示パネル 1 の複数の画素のうち、1 行 8 列に配置された 8 個の画素 (行方向に沿って隣接する 2 個の絵素 P) に対応した領域を示す平面図である。図 3 は、行方向に沿って隣接する 2 個の画素に対応した領域を示す断面図であり、図 2 中の 3 A - 3 A' 線に沿った断面図である。

【 0 0 5 5 】

液晶表示パネル 1 は、アクティブマトリクス基板 1 0 と、アクティブマトリクス基板 1 0 に対向する対向基板 2 0 と、アクティブマトリクス基板 1 0 と対向基板 2 0 との間に設けられた液晶層 3 0 とを有する。

【 0 0 5 6 】

40

アクティブマトリクス基板 1 0 は、複数の画素のそれぞれに設けられた画素電極 1 1 と、画素電極 1 1 に電氣的に接続された薄膜トランジスタ (T F T) 1 4 と、行方向に延びる複数本の走査線 1 2 と、列方向に延びる複数本の信号線 1 3 とを有する。スイッチング素子として機能する T F T 1 4 は、対応する走査線 1 2 から走査信号を供給され、対応する信号線 1 3 から表示信号を供給される。

【 0 0 5 7 】

走査線 1 2 は、絶縁性を有する透明基板 (例えばガラス基板) 1 0 a 上に設けられている。また、透明基板 1 0 a 上には、行方向に延びる (つまり走査線 1 2 に略平行に延びる) 補助容量線 1 5 も設けられている。ここで例示する構造では、補助容量線 1 5 は、走査線 1 2 と同じ導電膜から形成されている。補助容量線 1 5 には補助容量対向電圧 (C S 電

50

圧)が供給される。

【0058】

走査線12および補助容量線15を覆うように、ゲート絶縁膜16が設けられている。ゲート絶縁膜16上に、信号線13が設けられている。信号線13を覆うように、層間絶縁膜18が設けられている。層間絶縁膜18上に、画素電極11が設けられている。

【0059】

対向基板20は、画素電極11に対向する対向電極21を有する。対向電極21は、絶縁性を有する透明基板(例えばガラス基板)20a上に設けられている。ここでは図示していないが、対向基板20は、典型的には、カラーフィルタ層および遮光層(ブラックマトリクス)をさらに有する。カラーフィルタ層は、赤画素R、緑画素G、青画素Bおよび黄画素Yに対応するように、赤色の光を透過する赤カラーフィルタ、緑色の光を透過する緑カラーフィルタ、青色の光を透過する青カラーフィルタおよび黄色の光を透過する黄カラーフィルタを含んでいる。遮光層は、これらのカラーフィルタの間に設けられている。

10

【0060】

アクティブマトリクス基板10および対向基板20の最表面(液晶層30側の最表面)には、配向膜19および29が形成されている。配向膜19および29としては、表示モードに応じて水平配向膜または垂直配向膜が設けられる。

【0061】

液晶層30は、表示モードに応じて正または負の誘電異方性を有する液晶分子を含む。液晶層30は、さらに、必要に応じてカイラル剤を含む。

20

【0062】

上述した構造を有する液晶表示パネル1では、画素電極11と、画素電極11に対向する対向電極21と、これらの間に位置する液晶層30とによって液晶容量 C_{LC} が構成される。また、画素電極11と、補助容量線15と、これらの間に位置するゲート絶縁膜16および層間絶縁膜18とによって補助容量 C_{CS} が構成される。液晶容量 C_{LC} と、液晶容量 C_{LC} に並列に設けられた補助容量 C_{CS} とによって、画素容量 C_{pix} が構成される。なお、補助容量 C_{CS} の構成は、ここで例示したものに限定されない。例えば、信号線13と同じ導電膜から補助容量電極を形成し、この補助容量電極と、補助容量線15と、これらの間に位置するゲート絶縁膜16とによって補助容量 C_{CS} を構成してもよい。

30

【0063】

以下、さらに図4および図5も参照しながら、液晶表示装置100の構成をより詳しく説明する。図4は、走査線駆動回路2および信号線駆動回路3と、液晶表示パネル1との接続関係を示す図である。図5は、図2中の5A-5A'線に沿った断面図である。

【0064】

走査線駆動回路2は、液晶表示パネル1の複数本の走査線12に接続されており、複数本の走査線12のそれぞれに走査信号を供給する。一方、信号線駆動回路3は、液晶表示パネル1の複数本の信号線13に接続されており、複数本の信号線13のそれぞれに表示信号を供給する。信号線駆動回路3は、図4に示すように、行方向に沿って並ぶ複数の出力端子3aを有する。複数の出力端子3aと、複数本の信号線13とは、一対一で接続される。個々の出力端子3aからは、正極性または負極性の階調電圧が出力される。従って、信号線駆動回路3は、各信号線13に、正極性または負極性の階調電圧を表示信号として供給する。

40

【0065】

階調電圧の極性は、対向電極21に供給される電圧(対向電圧)を基準として決定される。図2および図4には、ある水平走査期間において信号線駆動回路3の出力端子3aから出力される(つまり信号線13に供給される)階調電圧の極性と、信号線13およびTFT14を介して画素電極11に印加される階調電圧の極性とが「+」または「-」で示されている。

【0066】

図2および図4に示すように、複数の絵素Pのそれぞれ内で、互いに隣接する2個の画

50

素の画素電極 1 1 には、互いに逆の極性の階調電圧が印加される。また、ここでは図示していないが、列方向に沿って互いに隣接する 2 個の画素電極 1 1 にも、互いに逆の極性の階調電圧が印加される。

【 0 0 6 7 】

このように、液晶表示装置 1 0 0 では、列方向について 1 画素ごとに階調電圧の極性が反転しており、行方向についても各絵素 P 内で 1 画素ごとに階調電圧の極性が反転している。つまり、ドット反転駆動に近い反転駆動が行われるので、ドット反転駆動と同様の効果（例えばフリッカの発生の抑制効果）が得られる。

【 0 0 6 8 】

また、液晶表示装置 1 0 0 では、複数の絵素 P のうちの行方向に沿って隣接する 2 個の絵素 P において、同じ色を表示する画素の画素電極 1 1 には、互いに逆の極性の階調電圧が印加される。そのため、行方向に沿って同色画素への印加電圧の極性が揃うことがなく、横シャドーの発生を防止することができる。

10

【 0 0 6 9 】

上記の反転駆動（横シャドーの発生を防止し得る反転駆動）は、例えば、信号線駆動回路 3 が図 4 に示している構成を有することによって実現できる。図 4 に示す構成では、信号線駆動回路 3 の複数の出力端子 3 a は、複数の絵素 P に対応するように、行方向に沿って連続する 4 個の出力端子 3 a がそれぞれに属する複数の出力端子群 3 g を含んでいる。

【 0 0 7 0 】

複数の出力端子群 3 g のそれぞれ内で、互いに隣接する 2 個の出力端子 3 a は、互いに逆の極性の階調電圧を出力する。例えば、図 4 中のもっとも左側の出力端子群 3 g 内では、左側から 1 番目および 3 番目の出力端子 3 a が正極性の階調電圧を出力しているのに対し、左側から 2 番目および 4 番目の出力端子 3 a は負極性の階調電圧を出力している。

20

【 0 0 7 1 】

また、複数の出力端子群 3 g のうちの行方向に沿って隣接する 2 つの出力端子群 3 g において、同じ番目の出力端子 3 a は、互いに逆の極性の階調電圧を出力する。例えば、既に述べたように、図 4 中のもっとも左側の出力端子群 3 g においては、左側から 1 番目および 3 番目の出力端子 3 a が正極性の階調電圧を出力し、左側から 2 番目および 4 番目の出力端子 3 a が負極性の階調電圧を出力している。これに対し、その右側に隣接する出力端子群 3 g においては、左側から 1 番目および 3 番目の出力端子 3 a が負極性の階調電圧を出力し、左側から 2 番目および 4 番目の出力端子 3 a が正極性の階調電圧を出力している。

30

【 0 0 7 2 】

このような構成を信号線駆動回路 3 が有していることにより、横シャドーの発生を防止し得る反転駆動を実現できる。ただし、このような反転駆動を行う場合、4 種類の画素のうちのある 1 種類の画素を挟んで隣接する 2 本の信号線 1 3 には、互いに同じ極性の階調電圧が供給されることになる。

【 0 0 7 3 】

図 2 および図 4 に示す例では、赤画素 R、緑画素 G および青画素 B のそれぞれを挟んで隣接する 2 本の信号線 1 3 には、互いに逆の極性の階調電圧が供給される。これに対し、黄画素 Y を挟んで隣接する 2 本の信号線 1 3 には、互いに同じ極性の階調電圧が供給される。

40

【 0 0 7 4 】

図 2 1 に示した従来の液晶表示装置 1 0 0 0 では、同じ極性の階調電圧を供給される信号線 1 0 1 3 に挟まれた画素では、表示輝度が本来のレベルからずれ、表示品位が低下してしまう。しかしながら、本実施形態の液晶表示装置 1 0 0 は、以下に説明する構造を有しているので、このような表示品位の低下が抑制される。

【 0 0 7 5 】

液晶表示装置 1 0 0 のアクティブマトリクス基板 1 0 は、図 2 ~ 図 5 に示すように、黄画素 Y を挟んで隣接する 2 本の信号線 1 3（黄画素 Y 用の信号線 1 3 および赤画素 R 用の

50

信号線 1 3) の間に設けられた付加信号線 (ダミー信号線) 1 3 D を有する。付加信号線 1 3 D は、列方向に (つまり信号線 1 3 に略平行に) 延びる。また、付加信号線 1 3 D は、より具体的には、黄画素 Y の画素電極 1 1 と赤画素 R 用の信号線 1 3 との間に位置する。黄画素 Y (黄画素 Y の列) に対応して設けられるこの付加信号線 1 3 D は、黄画素 Y を挟んで隣接する 2 本の信号線 1 3 に供給される階調電圧とは逆の極性の階調電圧を供給される。

【 0 0 7 6 】

このような階調電圧の供給が可能となるように、付加信号線 1 3 は、黄画素 Y 用の (つまり黄画素 Y の T F T 1 4 に接続された) 信号線 1 3 および赤画素 R 用の (つまり赤画素 R の T F T 1 4 に接続された) 信号線 1 3 とは異なる信号線 1 3 に電氣的に接続されている。付加信号線 1 3 は、具体的には、緑画素 G 用の (つまり緑画素 G の T F T 1 4 に接続された) 信号線 1 3 に電氣的に接続されている。

10

【 0 0 7 7 】

本実施形態では、図 2 および図 5 に示すように、アクティブマトリクス基板 1 0 に走査信号線 1 2 と同じ導電膜から形成された接続電極 1 2 ' が設けられている。接続電極 1 2 ' は、ゲート絶縁膜 1 6 に形成されたコンタクトホール 1 6 a および 1 6 b において、付加信号線 1 3 D および緑画素 G 用の信号線 1 3 に接続されている。そのため、付加信号線 1 3 D は、接続電極 1 2 ' を介して緑画素 G 用の信号線 1 3 に電氣的に接続されている。接続電極 1 2 ' は、典型的には、表示領域外に設けられている。

20

【 0 0 7 8 】

付加信号線 1 3 D は、T F T 1 4 には電氣的に接続されていない。従って、付加信号線 1 3 D は、T F T 1 4 を介して画素電極 1 1 に階調電圧を供給するという信号線 1 3 本来の機能は有していない。

【 0 0 7 9 】

上述したように、本実施形態の液晶表示装置 1 0 0 では、黄画素 Y を挟んで隣接する 2 本の信号線 1 3 の間に、これら 2 本の信号線 1 3 に供給される階調電圧とは逆の極性の階調電圧を供給される付加信号線 (ダミー信号線) 1 3 D が設けられている。従って、黄画素 Y の画素電極 1 1 の電位は、黄画素 Y を挟んで隣接する 2 本の信号線 1 3 の一方 (具体的には黄画素 Y 用の信号線 1 3) と、付加信号線 1 3 D (黄画素 Y の画素電極 1 1 に対して赤画素 R 用の信号線 1 3 よりも近い位置に設けられている) の影響を受ける。つまり、黄画素 Y の画素電極 1 1 の電位は、互いに逆の極性の電圧を供給される 2 本の配線 (黄画素 Y 用の信号線 1 3 と付加信号線 1 3 D) の影響を受ける。そのため、赤画素 R、緑画素 G および青画素 B においてだけでなく、黄画素 Y においても、画素充電後のソース・ドレイン間容量 C_{sd} を介したドレイン電圧 (画素電極 1 1 の電位) の変動量 ΔV (式 (1) で表される) がキャンセルされるので、表示輝度の本来のレベルからのずれが抑制される。その結果、縦シャドウの発生が防止され、表示品位が向上する。

30

【 0 0 8 0 】

なお、本実施形態では、同極性の信号線 1 3 間に位置するのが黄画素 Y であるために、黄画素 Y の列に付加信号線 1 3 D が設けられているが、本発明はこれに限定されるものではない。同極性の信号線 1 3 間に黄画素 Y 以外の画素 (赤画素 R、緑画素 G または青画素 B) が位置してもよく、その場合には、その画素の列に付加信号線 1 3 D を設ければよい。

40

【 0 0 8 1 】

ただし、付加信号線 1 3 D が設けられる画素列は、緑画素 G または黄画素 Y の列であることが好ましい。つまり、同極性の信号線 1 3 間には、緑画素 G または黄画素 Y が位置していることが好ましい。以下、この理由を説明する。

【 0 0 8 2 】

付加信号線 1 3 D が設けられる画素列の画素は、付加信号線 1 3 D を形成する領域を確保するために他の画素 (他の少なくとも 1 種類の画素) よりも開口率が低くなりやすい。例えば、図 2 に示した構成では、信号線 1 3 のピッチが一定であるので、黄画素 Y の画素

50

電極 11 は、赤画素 R、緑画素 G および青画素 B の画素電極 11 よりも小さい。そのため、黄画素 Y の開口率は、赤画素 R、緑画素 G および青画素 B の開口率よりも低い。

【0083】

緑色の光や黄色の光は、赤色の光や青色の光に比べて視感度が高いので、緑画素 G および黄画素 Y は、開口率が低くなっても表示への影響が小さい（つまり開口率を低く設計しやすい）。そのため、付加信号線 13D が設けられる画素列は、緑画素 G または黄画素 Y の列であることが好ましい。

【0084】

また、赤、緑および青に加えて黄を用いてカラー表示を行う方式の場合、従来の三原色液晶表示装置のように赤、緑および青のみを用いてカラー表示を行う場合に比べ、白輝度に対する赤や青（つまり相対的に視感度の低い色）の相対輝度が低下するので、特定の態様の表示を行ったときに、表示される赤や青の明度が低下してしまう。例えば、白やグレーの背景中に赤や青の単色表示（赤や青のウィンドウ表示など）を行った場合に、表示される赤や青がどす黒くなってしまう。付加信号線 13D を緑画素 G または黄画素 Y の列に設ける構成では、既に述べたように緑画素 G または黄画素 Y の開口率が他の画素よりも低くなりやすいので、逆に言えば、赤画素 R および青画素 B の開口率を相対的に高くすることができる。そのため、付加信号線 13D を緑画素 G または黄画素 Y の列に設ける構成は、赤や青の明度を高くできるという利点も得られる。

【0085】

なお、図 2 には、付加信号線 13D が設けられる画素列の画素である黄画素 Y 以外の 3 種類の画素（赤画素 R、緑画素 G および青画素 B）の大きさがほぼ同じである構成を示しているが、図 6 に示すように、付加信号線 13D が接続された信号線 13 を介して画素電極 11 に階調電圧を印加される画素（ここでは緑画素 G）が、他の画素（他の少なくとも 1 種類の画素）よりも小さいことがさらに好ましい。このような構成を採用すると、付加信号線 13D が接続されている信号線 13 の負荷の増大が抑制される。

【0086】

なお、既に述べたことからわかるように、緑画素 G および黄画素 Y は、サイズが小さくなくても表示への影響が小さい（つまり画素自体を小さく設計しやすい）。そのため、付加信号線 13D が接続された信号線 13 を介して画素電極 11 に階調電圧を印加される画素は、緑画素 G または黄画素 Y であることが好ましい。つまり、緑画素 G 用の信号線 13 または黄画素 Y 用の信号線 13 に付加信号線 13D を接続することが好ましい。

【0087】

上述したように、付加信号線 13D は、緑画素 G または黄画素 Y の列に設けることが好ましく、また、付加信号線 13D は、緑画素 G 用の信号線 13 または黄画素 Y 用の信号線 13 に接続することが好ましい。従って、互いに同じ極性の階調電圧を供給される 2 本の信号線 13 の間に位置する画素は、緑画素 G および黄画素 Y の一方であり、付加信号線 13D が接続された信号線 13 を介して画素電極 11 に階調電圧を印加される画素は、緑画素 G および黄画素 Y の他方であることが好ましい。

【0088】

（実施形態 2）

図 7 および図 8 を参照しながら、本実施形態における液晶表示装置 200 を説明する。以下の説明では、液晶表示装置 200 が実施形態 1 における液晶表示装置 100 と異なる点を中心に説明を行う。

【0089】

実施形態 1 における液晶表示装置 100 の複数の画素は、図 1 などに示したように、左側から右側に向かって赤画素 R、緑画素 G、青画素 B、黄画素 Y の順で循環的に配列されている。これに対し、本実施形態 2 における液晶表示装置 200 の複数の画素は、図 7 および図 8 に示しているように、左側から右側に向かって緑画素 G、青画素 B、赤画素 R、黄画素 Y の順で循環的に配列されている。

【0090】

液晶表示装置 200 においても、黄画素 Y を挟んで隣接する 2 本の信号線 13 には、互いに同じ極性の階調電圧が供給される。ただし、液晶表示装置 200 においては、黄画素 Y の右側には赤画素 R ではなく緑画素 G が隣接しているので、黄画素 Y を挟んで隣接する 2 本の信号線 13 は、黄画素 Y 用の信号線 13 と緑画素 G 用の信号線 13 である。これら 2 本の信号線 13 の間には、青画素 B 用の信号線 13 に電氣的に接続され、これら 2 本の信号線 13 とは逆の極性の階調電圧を供給される付加信号線 13 D が設けられている。そのため、本実施形態における液晶表示装置 200 においても、縦シャドーの発生が防止される。

【0091】

(実施形態 3)

図 9 を参照しながら、本実施形態における液晶表示装置 300 を説明する。以下の説明では、液晶表示装置 300 が実施形態 1 における液晶表示装置 100 と異なる点を中心に説明を行う。

【0092】

液晶表示装置 300 においても、黄画素 Y を挟んで隣接する 2 本の信号線 13 には、互いに同じ極性の階調電圧が供給されるが、これら 2 本の信号線 13 の間には、これら 2 本の信号線 13 とは逆の極性の階調電圧を供給される付加信号線 13 D が設けられているので、縦シャドーの発生が防止される。

【0093】

また、本実施形態における液晶表示装置 300 では、補助容量線 15 に略平行に延び（つまり行方向に延び）、補助容量線 15 に電氣的に接続された冗長補助容量線 15 R が設けられている。補助容量線 15 と冗長補助容量線 15 R とは、接続部 15 c を介して電氣的に接続されている。ここでは、補助容量線 15、冗長補助容量線 15 R および接続部 15 c は、同じ導電膜から一体に形成されている。

【0094】

上述したような冗長補助容量線 15 R が設けられていることにより、信号線 13 の断線や、信号線 13 と走査線 12 との短絡に起因した表示欠陥を容易に修正することができるので、歩留りの低下が抑制される。以下、図 10 を参照しながら、冗長補助容量線 15 R を用いた表示欠陥修正方法を具体的に説明する。

【0095】

まず、複数本の信号線 13 のうちから、複数の走査線 12 のいずれかと短絡している信号線 13 または断線している信号線 13 を特定する。例えば、液晶表示装置 300 を表示動作させ、表示欠陥を呈する画素を目視で（例えばルーペを用いて）特定する。これにより、表示欠陥を呈する画素に表示信号を供給するための信号線 13 が、短絡や断線の発生している信号線 13 であると特定される。

【0096】

次に、図 10 に示すように、特定された信号線 13 の短絡発生箇所または断線発生箇所を表示信号が迂回するように、付加信号線 13 D および冗長補助容量線 15 R を用いて迂回経路を形成する。

【0097】

図 10 には、黄画素 Y 用の信号線 13 が断線している場合を示している。この場合、まず、断線の発生箇所 B r よりも上流側（断線の発生箇所 B r に対して信号線駆動回路 3 側）で、黄画素 Y 用の信号線 13 と冗長補助容量線 15 R とを電氣的に接続する（接続箇所 C o 1）。この電氣的な接続は、例えば、レーザ光の照射により信号線 13 と冗長補助容量線 15 R とを溶融接続することにより行うことができる（以降に説明する配線同士の電氣的な接続についても同様に行うことができる）。次に、その冗長補助容量線 15 R と付加信号線 13 D とを電氣的に接続する（接続箇所 C o 2）。続いて、冗長補助容量線 15 R を接続箇所 C o 1 および C o 2 よりも外側で切断し（切断箇所 C u 1、C u 2）、さらに、接続部 15 c を切断する（切断箇所 C u 3）ことにより、冗長補助容量線 15 R の接続箇所 C o 1 から接続箇所 C o 2 までの部分を補助容量線 15 から電氣的に切り離す。冗

10

20

30

40

50

長補助容量線 1 5 R および接続部 1 5 c の切断は、例えば、レーザ光の照射により冗長補助容量線 1 5 R および接続部 1 5 c を溶断することにより行うことができる（以降に説明する配線の切断についても同様に行うことができる）。

【 0 0 9 8 】

次に、接続箇所 C o 2 よりも上流側で、付加信号線 1 3 D を切断する（切断箇所 C u 4 ）。これにより、付加信号線 1 3 D の切断箇所 C u 4 よりも下流側の部分が緑画素 G 用の信号線 1 3 から（つまり信号線駆動回路 3 から）電氣的に切り離される。

【 0 0 9 9 】

続いて、断線の発生箇所 B r よりも下流側（断線の発生箇所 B r に対して信号線駆動回路 3 とは反対側）で、黄画素 Y 用の信号線 1 3 と冗長補助容量線 1 5 R とを電氣的に接続し（接続箇所 C o 3 ）、次に、その冗長補助容量線 1 5 R と付加信号線 1 3 D とを電氣的に接続する（接続箇所 C o 4 ）。続いて、冗長補助容量線 1 5 R を接続箇所 C o 3 および C o 4 よりも外側で切断し（切断箇所 C u 5 、C u 6 ）、さらに、接続部 1 5 c を切断する（切断箇所 C u 7 ）ことにより、冗長補助容量線 1 5 R の接続箇所 C o 3 から接続箇所 C o 4 までの部分を補助容量線 1 5 から電氣的に切り離す。

10

【 0 1 0 0 】

上述したような配線同士の接続および配線の切断により、断線発生箇所 B r よりも上流側の冗長補助容量線 1 5 R の一部（接続箇所 C o 1 から接続箇所 C o 2 までの部分）、付加信号線 1 3 D の一部（接続箇所 C o 2 から接続箇所 C o 4 までの部分）および断線発生箇所 B r よりも下流側の冗長補助容量線 1 5 R の一部（接続箇所 C o 3 から接続箇所 C o 4 までの部分）が、断線発生箇所 B r を迂回して表示信号を伝達する迂回経路として機能する。そのため、黄画素 Y 用の信号線 1 3 の断線発生箇所 B r よりも下流側の部分は、本来のように階調電圧の供給を行うことができるようになる。

20

【 0 1 0 1 】

なお、ここでは信号線 1 3 に断線が発生している場合を例示したが、信号線 1 3 に走査線 1 2 との短絡が発生している場合にも同様に迂回経路を形成することにより、表示欠陥を修正することができる。

【 0 1 0 2 】

上述したように、迂回経路を形成する工程は、短絡発生箇所または断線発生箇所よりも上流側に位置する冗長補助容量線 1 5 R と特定された信号線 1 3 とを電氣的に接続する工程と、上流側の冗長補助容量線 1 5 R と付加信号線 1 3 D とを電氣的に接続する工程と、短絡発生箇所または断線発生箇所よりも下流側に位置する冗長補助容量線 1 5 R と特定された信号線 1 3 とを電氣的に接続する工程と、下流側の冗長補助容量線 1 5 R と付加信号線 1 3 D とを電氣的に接続する工程と、上流側の冗長補助容量線 1 5 R 、下流側の冗長補助容量線 1 5 R および付加信号線 1 3 D をそれぞれ所定の箇所で切断する工程と、を含む。

30

【 0 1 0 3 】

なお、付加信号線 1 3 D の迂回経路として機能する部分よりも下流側の部分は、そのままでは、黄画素 Y 用の信号線 1 3 に電氣的に接続されているので、図 1 1 を参照しながら以下に説明するように、緑画素 G 用の信号線 1 3 に再び接続することが好ましい。

40

【 0 1 0 4 】

図 1 1 に示すように、まず、迂回経路として用いた冗長補助容量線 1 5 R よりも下流側の冗長補助容量線 1 5 R と付加信号線 1 3 D とを電氣的に接続し（接続箇所 C o 5 ）、次に、その冗長補助容量線 1 5 R と緑画素 G 用の信号線 1 3 とを電氣的に接続する（接続箇所 C o 6 ）。続いて、冗長補助容量線 1 5 R を接続箇所 C o 5 および C o 6 よりも外側で切断し（切断箇所 C u 8 、C u 9 ）、さらに、接続部 1 5 c を切断する（切断箇所 C u 1 0 ）ことにより、冗長補助容量線 1 5 R の接続箇所 C o 5 から接続箇所 C o 6 までの部分を補助容量線 1 5 から電氣的に切り離す。その後、接続箇所 C o 5 よりも上流側（より具体的には接続箇所 C o 4 と接続箇所 C o 5 との間）で、付加信号線 1 3 D を切断する（切断箇所 C u 1 1 ）。このようにして、付加信号線 1 3 D の、迂回経路として機能する部分

50

よりも下流側の部分を、冗長補助容量線 15R の一部（接続箇所 C o 5 から接続箇所 C o 6 までの部分）を介して緑画素 G 用の信号線 13 に電氣的に接続することができ、縦シャドーの発生を防止する効果を維持することができる。

【0105】

なお、上記の実施形態 1～3 の説明では、4 種類の画素が行方向に沿って並ぶ構成を例示したが、本発明はこれに限定されるものではない。本発明は、m 種類（m は 4 以上の偶数）の画素を含む液晶表示装置に広く用いられる。例えば、図 12 に示す液晶表示パネル 1 のように、6 種類の画素が含まれていてもよい。図 12 に示す構成では、複数の画素は、赤画素 R、緑画素 G、青画素 B および黄画素 Y に加え、シアンを表示するシアン画素 C およびマゼンタを表示するマゼンタ画素 M を含んでおり、行方向に沿って連続する 6 個の画素によって 1 個の絵素 P が規定される。

10

【0106】

また、各絵素 P を規定する画素の種類（組み合わせ）も、上述した例に限定されるものではない。例えば、各絵素 P が 4 個の画素によって規定される場合、赤画素 R、緑画素 G、青画素 B およびシアン画素 C によって各絵素 P が規定されてもよいし、赤画素 R、緑画素 G、青画素 B およびマゼンタ画素 M によって各絵素 P が規定されてもよい。また、図 13 に示すように、各絵素 P が赤画素 R、緑画素 G、青画素 B および白画素 W によって規定されてもよい。図 13 に示す構成を採用する場合、対向基板 20 のカラーフィルタ層の白画素 W に対応する領域には、無色透明な（つまり白色の光を透過する）カラーフィルタが設けられる。図 13 の構成では、追加された原色が白であるため、色再現範囲を広くするという効果は得られないが、1 個の絵素 P 全体の表示輝度を向上させることができる。

20

【0107】

なお、図 1、図 12 および図 13 等に例示した構成では、絵素 P 内で m 種類の画素が 1 行 m 列に配置されており、カラーフィルタの配列がいわゆるストライプ配列であるが、本発明はこれに限定されない。行方向に沿って m 種類の画素が並んでいればよく、1 つの絵素 P 内で複数の画素がマトリクス状に配置されていてもよい。例えば、各絵素 P 内で複数の画素が 2 行 m 列に配置されていてもよい。この場合、1 つの絵素 P は、2 m 個の画素によって規定される。

【0108】

また、横シャドーの発生を防止し得る反転駆動を実現するための構成は、図 4 および図 8 に例示しているものに限定されない。例えば、図 14 に示す構成を採用してもよい。

30

【0109】

図 14 に示す信号線駆動回路 3 では、複数の出力端子 3a のうちの互いに隣接する 2 個の出力端子 3a は、互いに逆の極性の階調電圧を出力する。つまり、信号線駆動回路 3 から出力される階調電圧の極性は、行方向に沿って必ず反転する。

【0110】

複数の出力端子 3a と複数の信号線 13 とが接続される領域を「接続領域」と呼ぶとすると、図 14 に示す構成では、この接続領域は、2 種類の領域 Re 1 および Re 2 を有する。以下、これらの領域 Re 1 および Re 2 をより詳しく説明する。なお、以下では、複数の信号線 13 のそれぞれを図中の左側から順に 1 番目の信号線 13、2 番目の信号線 13、3 番目の信号線 13、・・・と呼び、同様に、複数の出力端子 3a のそれぞれを図中の左側から順に 1 番目の出力端子 3a、2 番目の出力端子 3a、3 番目の出力端子 3a、・・・と呼ぶ。

40

【0111】

図 14 に示しているように、領域 Re 1 では、i 番目（i は自然数）の信号線 13 と i 番目の出力端子 3a とが接続されている。つまり、信号線 13 と出力端子 3a とが順番通りに接続されている。そのため、本願明細書ではこの領域 Re 1 を「順接続領域」と呼ぶ。例えば、図 4 の左側における順接続領域 Re 1 では、1 番目の信号線 13 と 1 番目の出力端子 3a とが接続されており、2 番目の信号線 13 と 2 番目の出力端子 3a とが接続されている。また、3 番目の信号線 13 と 3 番目の出力端子 3a とが接続されており、4 番

50

目の信号線 1 3 と 4 番目の出力端子 3 a とが接続されている。

【 0 1 1 2 】

これに対し、領域 R e 2 では、j 番目 (j は i とは異なる自然数) の信号線 1 3 と (j + 1) 番目の出力端子 3 a とが接続され、且つ、(j + 1) 番目の信号線 1 3 と j 番目の出力端子 3 a とが接続されている。つまり、信号線 1 3 と出力端子 3 a とは順番通りに接続されておらず、接続順が逆転している。そのため、本願明細書ではこの領域 R e 2 を「逆転接続領域」と呼ぶ。例えば、図 4 の左側における逆転接続領域 R e 2 では、5 番目の信号線 1 3 と 6 番目の出力端子 3 a とが接続されており、6 番目の信号線 1 3 と 5 番目の出力端子 3 a とが接続されている。また、7 番目の信号線 1 3 と 8 番目の出力端子 3 a とが接続されており、8 番目の信号線 1 3 と 7 番目の出力端子 3 a とが接続されている。

10

【 0 1 1 3 】

上述したように順接続領域 R e 1 と逆転接続領域 R e 2 とが混在していることによって、横シャドーの発生を防止し得る反転駆動を実現することができる。

【産業上の利用可能性】

【 0 1 1 4 】

本発明によれば、1 個の絵素が偶数個の画素によって規定される液晶表示装置の表示品位を向上させることができる。本発明は、多原色液晶表示装置に好適に用いられる。

【符号の説明】

【 0 1 1 5 】

- 1 液晶表示パネル
- 2 走査線駆動回路 (ゲートドライバ)
- 3 信号線駆動回路 (ソースドライバ)
- 3 a 出力端子
- 1 0 アクティブマトリクス基板
- 1 0 a、2 0 a 透明基板
- 1 1 画素電極
- 1 2 走査線
- 1 2 ' 接続電極
- 1 3 信号線
- 1 3 D 付加信号線 (ダミー信号線)
- 1 4 薄膜トランジスタ (T F T)
- 1 5 補助容量線
- 1 5 R 冗長補助容量線
- 1 5 c 接続部
- 1 6 ゲート絶縁膜
- 1 6 a、1 6 b コンタクトホール
- 1 8 層間絶縁膜
- 1 9、2 9 配向膜
- 2 0 対向基板
- 2 1 対向電極
- 3 0 液晶層
- 1 0 0、2 0 0、3 0 0 液晶表示装置
- P 絵素
- R 赤画素
- G 緑画素
- B 青画素
- Y 黄画素
- C シアン画素
- M マゼンタ画素
- W 白画素

20

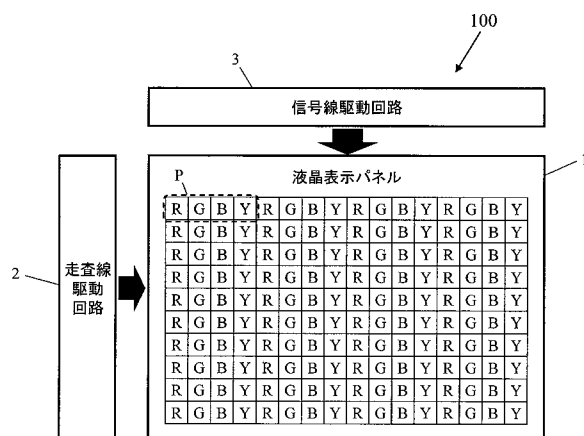
30

40

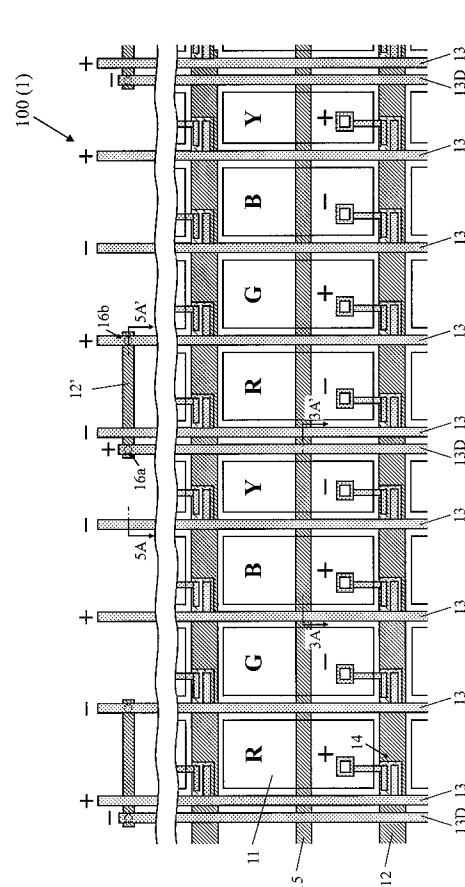
50

B r 断線の発生箇所
 C u 1 ~ C u 1 1 配線の切断箇所
 C o 1 ~ C o 6 配線同士の接続箇所

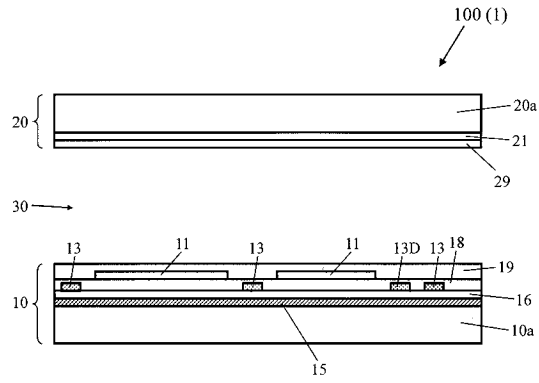
【図 1】



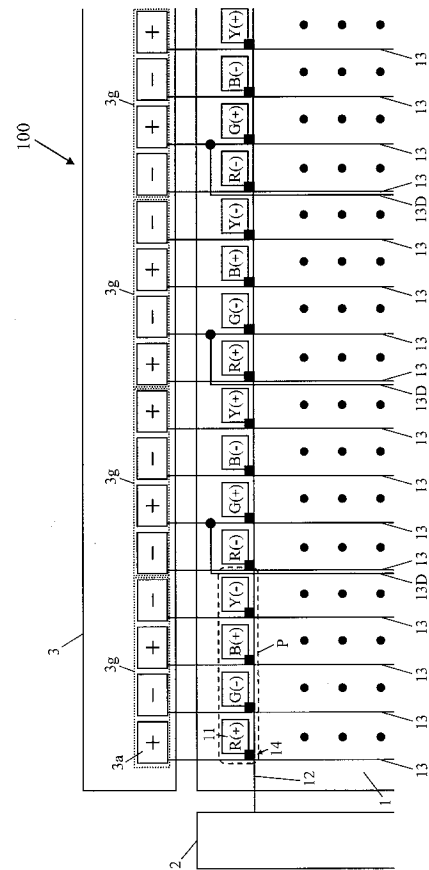
【図 2】



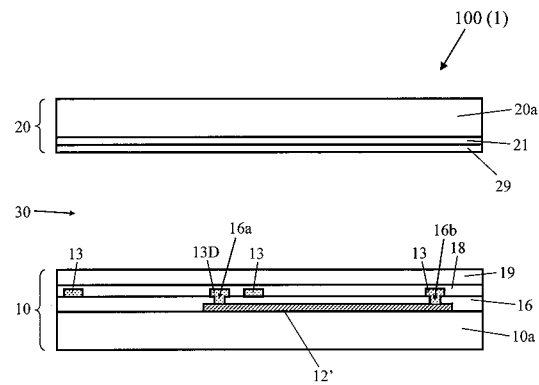
【図 3】



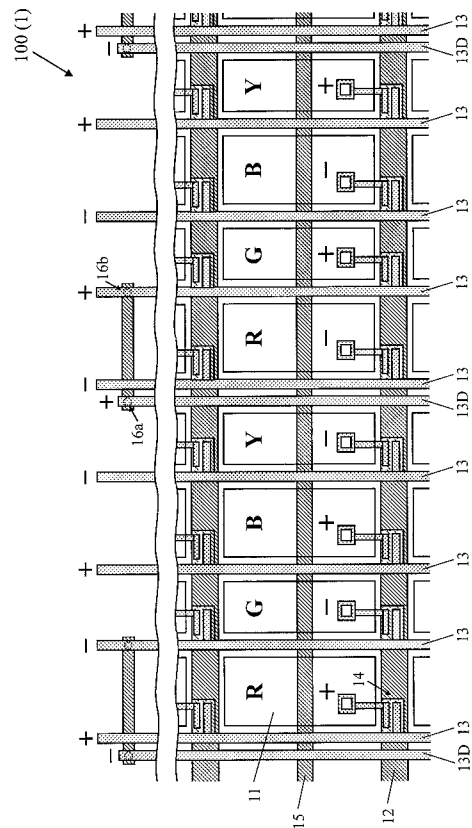
【図 4】



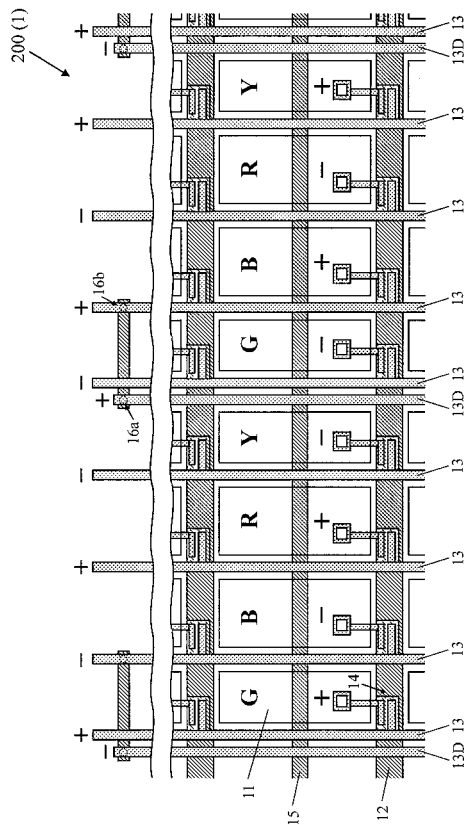
【図 5】



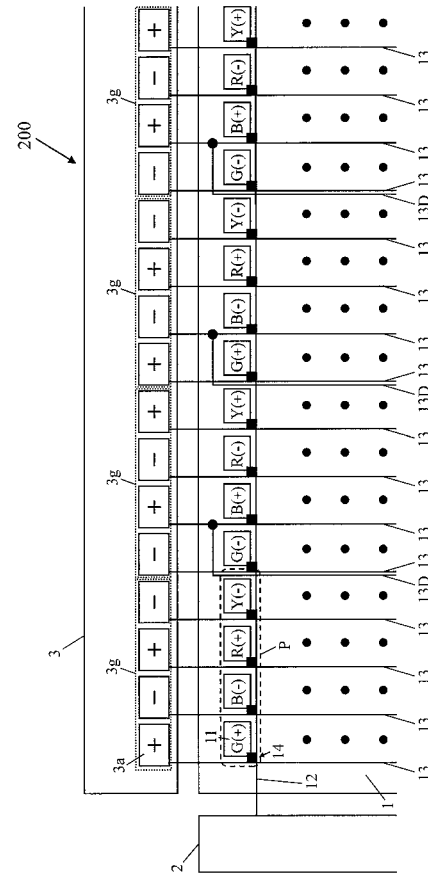
【図 6】



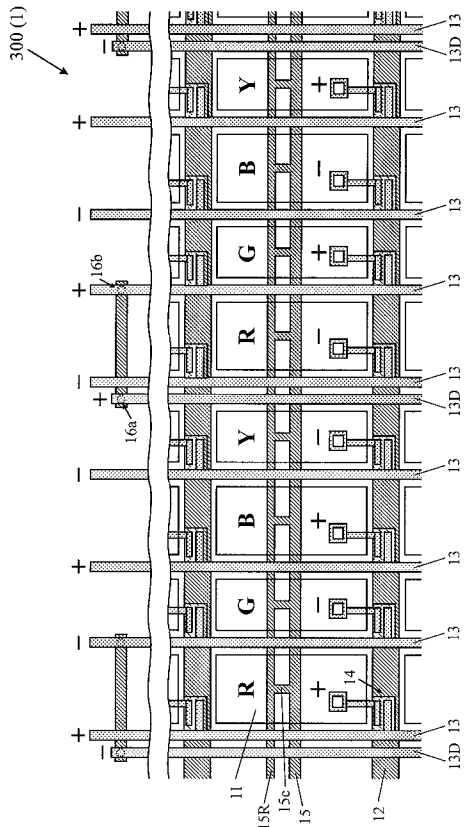
【図 7】



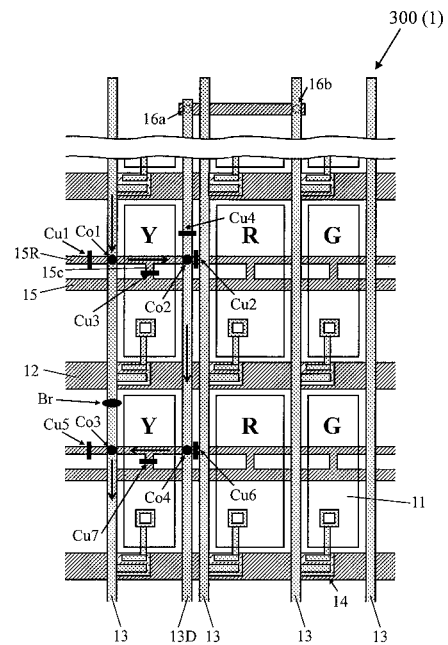
【図 8】



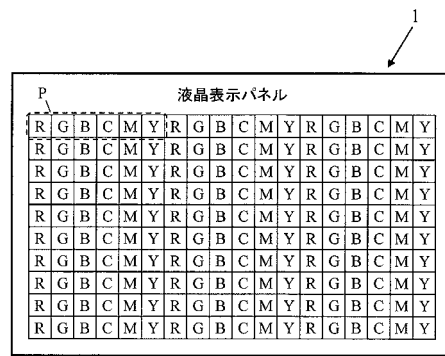
【図 9】



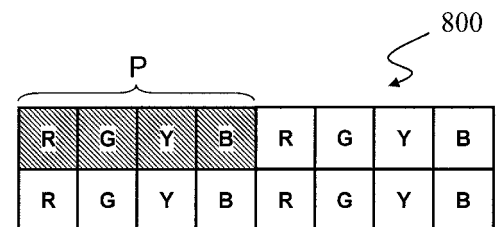
【図 10】



【 図 1 2 】

[illegible]

【 図 1 5 】



900

P

R	G	B	W	R	G	B	W
R	G	B	W	R	G	B	W

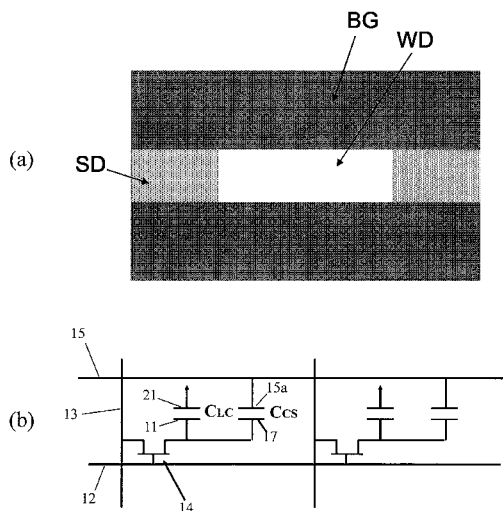
【 図 1 7 】

R ₊	G ₋	B ₊	R ₋	G ₊	B ₋	R ₊	G ₋	B ₊
R ₋	G ₊	B ₋	R ₊	G ₋	B ₊	R ₋	G ₊	B ₋
R ₊	G ₋	B ₊	R ₋	G ₊	B ₋	R ₊	G ₋	B ₊
R ₋	G ₊	B ₋	R ₊	G ₋	B ₊	R ₋	G ₊	B ₋
R ₊	G ₋	B ₊	R ₋	G ₊	B ₋	R ₊	G ₋	B ₊
R ₋	G ₊	B ₋	R ₊	G ₋	B ₊	R ₋	G ₊	B ₋

【 図 1 8 】

R ₊	G ₋	Y ₊	B ₋	R ₊	G ₋	Y ₊	B ₋	R ₊	G ₋	Y ₊	B ₋
R ₋	G ₊	Y ₋	B ₊	R ₋	G ₊	Y ₋	B ₊	R ₋	G ₊	Y ₋	B ₊
R ₊	G ₋	Y ₊	B ₋	R ₊	G ₋	Y ₊	B ₋	R ₊	G ₋	Y ₊	B ₋
R ₋	G ₊	Y ₋	B ₊	R ₋	G ₊	Y ₋	B ₊	R ₋	G ₊	Y ₋	B ₊
R ₊	G ₋	Y ₊	B ₋	R ₊	G ₋	Y ₊	B ₋	R ₊	G ₋	Y ₊	B ₋
R ₋	G ₊	Y ₋	B ₊	R ₋	G ₊	Y ₋	B ₊	R ₋	G ₊	Y ₋	B ₊
R ₊	G ₋	Y ₊	B ₋	R ₊	G ₋	Y ₊	B ₋	R ₊	G ₋	Y ₊	B ₋
R ₋	G ₊	Y ₋	B ₊	R ₋	G ₊	Y ₋	B ₊	R ₋	G ₊	Y ₋	B ₊

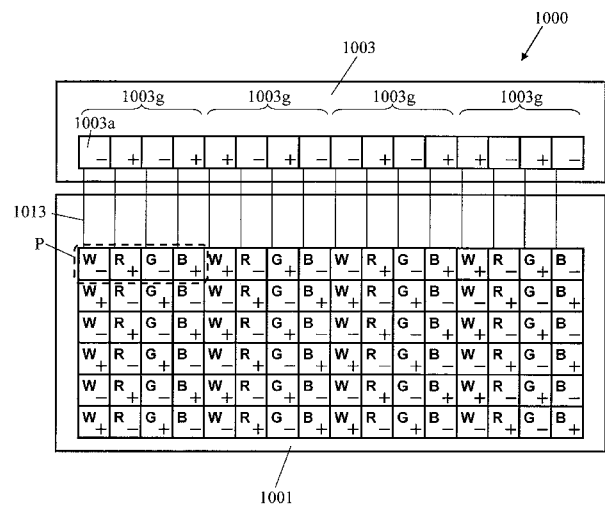
【 図 2 0 】



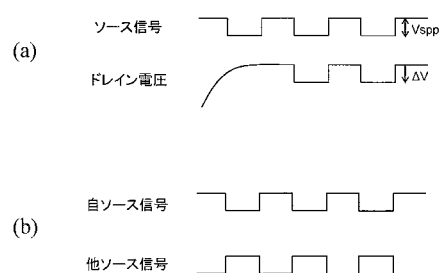
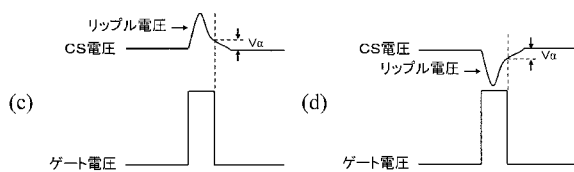
【 図 1 9 】

R	+	G	-	B	+	W	-	R	+	G	-	B	+	W	-	R	+	G	-	B	+	W	-
R	-	G	+	B	-	W	+	R	-	G	+	B	-	W	+	R	-	G	+	B	-	W	+
R	+	G	-	B	+	W	-	R	+	G	-	B	+	W	-	R	+	G	-	B	+	W	-
R	-	G	+	B	-	W	+	R	-	G	+	B	-	W	+	R	-	G	+	B	-	W	+
R	+	G	-	B	+	W	-	R	+	G	-	B	+	W	-	R	+	G	-	B	+	W	-
R	-	G	+	B	-	W	+	R	-	G	+	B	-	W	+	R	-	G	+	B	-	W	+

【 図 2 1 】



【 図 2 2 】



【手続補正書】

【提出日】平成24年11月12日(2012.11.12)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

複数の行および複数の列を含むマトリクス状に配列された複数の画素を有し、

前記複数の画素のそれぞれに設けられた画素電極、前記画素電極に電氣的に接続されたスイッチング素子、行方向に延びる複数本の走査線および列方向に延びる複数本の信号線を有するアクティブマトリクス基板と、

前記アクティブマトリクス基板に対向する対向基板と、

前記アクティブマトリクス基板と前記対向基板との間に設けられた液晶層と、

前記複数本の信号線のそれぞれに正極性または負極性の階調電圧を表示信号として供給する信号線駆動回路と、を備え、

前記複数の画素は、互いに異なる色を表示する m 種類 (m は 4 以上の偶数) の画素を含む液晶表示装置であって、

前記複数本の信号線のうち、前記 m 種類の画素のうちのある 1 種類の画素を挟んで隣接する 2 本の信号線には、互いに同じ極性の階調電圧が供給され、

前記複数本の信号線のうち、前記 m 種類の画素のうちの前記ある 1 種類の画素以外の画素を挟んで隣接する 2 本の信号線には、互いに逆の極性の階調電圧が供給され、

前記アクティブマトリクス基板は、列方向に延び、前記 2 本の信号線の間に設けられた付加信号線であって、前記スイッチング素子に電氣的に接続されておらず、前記 2 本の信号線に供給される階調電圧とは逆の極性の階調電圧を供給される付加信号線をさらに有する液晶表示装置。

【請求項 2】

前記 m 種類の画素のうちの前記ある 1 種類の画素の開口率は、他の少なくとも 1 種類の画素の開口率よりも低い請求項 1 に記載の液晶表示装置。

【請求項 3】

前記付加信号線は、前記複数本の信号線のうちの前記 2 本の信号線とは異なる信号線に電氣的に接続されており、

前記 m 種類の画素のうち、前記付加信号線が接続された信号線を介して前記画素電極に階調電圧を印加される画素は、他の少なくとも 1 種類の画素よりも小さい請求項 1 または 2 に記載の液晶表示装置。

【請求項 4】

前記複数の画素は、赤を表示する赤画素、緑を表示する緑画素、青を表示する青画素および黄を表示する黄画素を含む請求項 1 から 3 のいずれかに記載の液晶表示装置。

【請求項 5】

前記 2 本の信号線の間に位置する前記ある 1 種類の画素は、前記緑画素および前記黄画素の一方である請求項 4 に記載の液晶表示装置。

【請求項 6】

前記付加信号線は、前記複数本の信号線のうちの前記 2 本の信号線とは異なる信号線に電氣的に接続されており、

前記 m 種類の画素のうち、前記付加信号線が接続された信号線を介して前記画素電極に階調電圧を印加される画素は、前記緑画素および前記黄画素の他方である請求項 5 に記載の液晶表示装置。

【請求項 7】

前記付加信号線は、前記複数本の信号線のうちの前記 2 本の信号線とは異なる信号線に

電氣的に接続されており、

前記 m 種類の画素のうち、前記付加信号線が接続された信号線を介して前記画素電極に階調電圧を印加される画素は、前記緑画素または前記黄画素である請求項 4 に記載の液晶表示装置。

【請求項 8】

前記アクティブマトリクス基板は、行方向に延びる補助容量線と、前記補助容量線に略平行に延び、前記補助容量線に電氣的に接続された冗長補助容量線と、をさらに有する請求項 1 から 7 のいずれかに記載の液晶表示装置。

【請求項 9】

それぞれが行方向に沿って連続する m 個の画素によって規定される複数の絵素を有し、前記複数の絵素のそれぞれ内で、隣接する 2 個の画素の前記画素電極には、互いに逆の極性の階調電圧が印加され、

前記複数の絵素のうちの行方向に沿って隣接する 2 個の絵素において、同じ色を表示する画素の前記画素電極には、互いに逆の極性の階調電圧が印加される請求項 1 から 8 のいずれかに記載の液晶表示装置。

【請求項 10】

前記信号線駆動回路は、行方向に沿って並ぶ複数の出力端子を有し、

前記複数の出力端子は、行方向に沿って連続する m 個の出力端子がそれぞれに属する複数の出力端子群を含み、

前記複数の出力端子群のそれぞれ内で、互いに隣接する 2 個の出力端子は、互いに逆の極性の階調電圧を出力し、

前記複数の出力端子群のうちの行方向に沿って隣接する 2 つの出力端子群において、同じ番目の出力端子は、互いに逆の極性の階調電圧を出力する請求項 1 から 9 のいずれかに記載の液晶表示装置。

【請求項 11】

前記信号線駆動回路は、行方向に沿って並ぶ複数の出力端子を有し、

前記複数の出力端子のうちの互いに隣接する 2 個の出力端子は、互いに逆の極性の階調電圧を出力し、

前記液晶表示装置は、前記複数本の信号線と前記複数の出力端子とが一对で接続された接続領域を有し、

前記接続領域は、 i 番目 (i は自然数) の信号線と i 番目の出力端子とが接続された順接続領域と、 j 番目 (j は i とは異なる自然数) の信号線と ($j + 1$) 番目の出力端子とが接続され、且つ、($j + 1$) 番目の信号線と j 番目の出力端子とが接続された逆転接続領域と、を有する請求項 1 から 9 のいずれかに記載の液晶表示装置。

【請求項 12】

請求項 8 に記載の液晶表示装置の表示欠陥修正方法であって、

前記複数本の信号線のうちから、前記複数本の走査線のいずれかと短絡している信号線または断線している信号線を特定する工程と、

前記特定された信号線の短絡発生箇所または断線発生箇所を表示信号が迂回するように、前記付加信号線および前記冗長補助容量線を用いて迂回経路を形成する工程と、を包含する表示欠陥修正方法。

【請求項 13】

前記迂回経路を形成する工程は、

短絡発生箇所または断線発生箇所よりも上流側に位置する前記冗長補助容量線と前記特定された信号線とを電氣的に接続する工程と、

前記上流側の冗長補助容量線と前記付加信号線とを電氣的に接続する工程と、

短絡発生箇所または断線発生箇所よりも下流側に位置する前記冗長補助容量線と前記特定された信号線とを電氣的に接続する工程と、

前記下流側の冗長補助容量線と前記付加信号線とを電氣的に接続する工程と、

前記上流側の冗長補助容量線、前記下流側の冗長補助容量線および前記付加信号線をそ

れぞれ所定の箇所で切断する工程と、を含む請求項 1 2 に記載の表示欠陥修正方法。

【 国際調査報告 】

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2010/069620

A. CLASSIFICATION OF SUBJECT MATTER

G02F1/1343(2006.01)i, G02F1/133(2006.01)i, G09G3/20(2006.01)i, G09G3/36(2006.01)i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
G02F1/1343, G02F1/133, G09G3/20, G09G3/36

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2010
Kokai Jitsuyo Shinan Koho	1971-2010	Toroku Jitsuyo Shinan Koho	1994-2010

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	WO 2007/63620 A1 (Sharp Corp.), 07 June 2007 (07.06.2007), paragraphs [0058] to [0112], [0210], [0211]; fig. 7 & US 2009/0040243 A1 & CN 101317212 A	1-15
A	JP 2008-15070 A (Sharp Corp.), 24 January 2008 (24.01.2008), paragraphs [0038] to [0071]; fig. 1 to 8 (Family: none)	1-15

☐ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
07 December, 2010 (07.12.10)Date of mailing of the international search report
14 December, 2010 (14.12.10)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

国際調査報告		国際出願番号 PCT/JP2010/069620	
A. 発明の属する分野の分類（国際特許分類（IPC）） Int.Cl. G02F1/1343(2006.01)i, G02F1/133(2006.01)i, G09G3/20(2006.01)i, G09G3/36(2006.01)i			
B. 調査を行った分野 調査を行った最小限資料（国際特許分類（IPC）） Int.Cl. G02F1/1343, G02F1/133, G09G3/20, G09G3/36			
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2010年 日本国実用新案登録公報 1996-2010年 日本国登録実用新案公報 1994-2010年			
国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）			
C. 関連すると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号	
A	WO 2007/63620 A1（シャープ株式会社）2007.06.07, 【0058】 — 【0112】【0210】【0211】【図7】 & US 2009/0040243 A1 & CN 101317212 A	1-15	
A	JP 2008-15070 A（シャープ株式会社）2008.01.24, 【0038】— 【0071】【図1】—【図8】（ファミリーなし）	1-15	
☐ C欄の続きにも文献が列挙されている。 ☐ パテントファミリーに関する別紙を参照。			
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す） 「O」口頭による開示、使用、展示等に言及する文献 「P」国際出願日前で、かつ優先権の主張の基礎となる出願日の後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」同一パテントファミリー文献			
国際調査を完了した日 07.12.2010		国際調査報告の発送日 14.12.2010	
国際調査機関の名称及びあて先 日本国特許庁（ISA/JP） 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官（権限のある職員） 廣田 かおり	2L 3812 電話番号 03-3581-1101 内線 3255

フロントページの続き

(51) Int.Cl.		F I		テーマコード (参考)
G 0 9 G	3/20	(2006.01)	G 0 9 G	3/20
			6 4 2 K	5 C 0 8 0
			G 0 9 G	3/20
			6 2 1 B	

(81) 指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

F ターム(参考) 2H092 JA24 JA34 JB22 JB31 JB64 JB69 JB73 MA47 MA49 NA25
 PA06 PA08 QA07
 2H191 FA08Y GA04 GA17 GA19 HA11 HA15
 2H193 ZA04 ZA07 ZC06 ZC12 ZD16 ZD23 ZF21 ZF31 ZP03 ZQ11
 ZQ16
 5C006 AA22 AC26 BB16 BC23 BF37 FA22 FA56
 5C080 AA10 BB05 CC03 DD05 JJ02 JJ04 JJ06

(注) この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	液晶表示装置		
公开(公告)号	JPWO2011055754A1	公开(公告)日	2013-03-28
申请号	JP2011539382	申请日	2010-11-04
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
[标]发明人	津幡俊英		
发明人	津幡 俊英		
IPC分类号	G02F1/1345 G02F1/133 G02F1/1335 G02F1/13 G09G3/36 G09G3/20		
CPC分类号	G09G3/3607 G09G3/3614 G09G3/3648 G09G2300/0426 G09G2300/043 G09G2300/0452 G09G2300/0876 G09G2320/0209 G09G2330/08 G09G2330/10		
FI分类号	G02F1/1345 G02F1/133.510 G02F1/1335.505 G02F1/13.101 G09G3/36 G09G3/20.642.K G09G3/20.621.B		
F-TERM分类号	2H088/FA15 2H088/JA04 2H088/MA01 2H092/JA24 2H092/JA34 2H092/JB22 2H092/JB31 2H092/JB64 2H092/JB69 2H092/JB73 2H092/MA47 2H092/MA49 2H092/NA25 2H092/PA06 2H092/PA08 2H092/QA07 2H191/FA08Y 2H191/GA04 2H191/GA17 2H191/GA19 2H191/HA11 2H191/HA15 2H193/ZA04 2H193/ZA07 2H193/ZC06 2H193/ZC12 2H193/ZD16 2H193/ZD23 2H193/ZF21 2H193/ZF31 2H193/ZP03 2H193/ZQ11 2H193/ZQ16 5C006/AA22 5C006/AC26 5C006/BB16 5C006/BC23 5C006/BF37 5C006/FA22 5C006/FA56 5C080/AA10 5C080/BB05 5C080/CC03 5C080/DD05 5C080/JJ02 5C080/JJ04 5C080/JJ06		
代理人(译)	奥田诚治 三宅明子		
优先权	2009255259 2009-11-06 JP		
其他公开文献	JP5204314B2		
外部链接	Espacenet		

摘要(译)

根据本发明的液晶显示装置 (100) 具有以包括多行和多列的矩阵布置的多个像素, 并且具有有源矩阵基板 (10), 对向基板 (20), 液晶层 (30)。) 和信号线驱动电路 (3)。布置多个像素, 使得沿行方向以相同顺序重复布置显示不同颜色的m种 (m是4的偶数个4或更多)。在有源矩阵基板 (10) 中包括的多条信号线 (13) 中, 彼此相邻并隔着m种像素的一个像素的两条信号线 (13) 具有相同的极性。提供。有源矩阵基板 (10) 具有在列方向上延伸并设置在两条信号线 (13) 之间的附加信号线 (13D)。向附加信号线 (13D) 提供极性与提供给两条信号线 (13) 的灰度电压的极性相反的灰度电压。根据本发明, 可以提高其中一个像素由偶数个像素限定的液晶显示装置的显示质量。

