

(19) 日本国特許庁 (JP)

再 公 表 特 許 (A1)

(11) 国際公開番号

W02010/038535

発行日 平成24年3月1日 (2012.3.1)

(43) 国際公開日 平成22年4月8日 (2010.4.8)

(51) Int.Cl.	F I	テーマコード (参考)
G09G 3/36 (2006.01)	G09G 3/36	2H193
G09G 3/20 (2006.01)	G09G 3/20 621B	5C006
G02F 1/133 (2006.01)	G09G 3/20 622Q	5C080
	G09G 3/20 623G	
	G09G 3/20 624B	
審査請求 有 予備審査請求 未請求 (全 29 頁) 最終頁に続く		

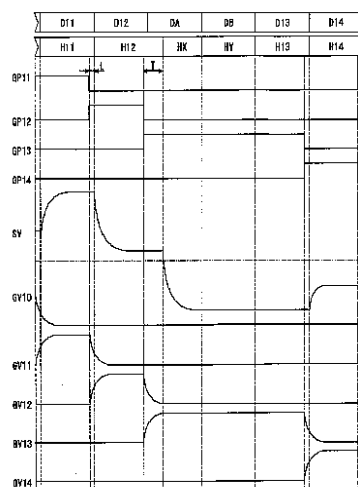
出願番号	特願2010-531783 (P2010-531783)	(71) 出願人	000005049
(21) 国際出願番号	PCT/JP2009/063277		シャープ株式会社
(22) 国際出願日	平成21年7月24日 (2009.7.24)		大阪府大阪市阿倍野区長池町22番22号
(31) 優先権主張番号	特願2008-258724 (P2008-258724)	(74) 代理人	110000338
(32) 優先日	平成20年10月3日 (2008.10.3)		特許業務法人原謙三国際特許事務所
(33) 優先権主張国	日本国 (JP)	(72) 発明者	入江 健太郎
			日本国大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内
		(72) 発明者	下敷領 文一
			日本国大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内
		(72) 発明者	川端 雅江
			日本国大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内
		最終頁に続く	

(54) 【発明の名称】 液晶表示装置、液晶表示装置の駆動方法、テレビジョン受像機

(57) 【要約】

走査信号線が複数本ずつ含まれる各グループを順に選択し、連続して選択する2グループ間でデータ信号電位の極性を異ならせるとともに、先に選択するグループの最後の水平走査に対応する水平走査期間 (H12) と、後で選択するグループでの最初の水平走査に対応する水平走査期間 (H13) との間に2個のダミー走査期間 (HX・HY) を挿入し、かつ各ダミー走査期間にはダミー信号電位をデータ信号線に出力し、先に選択するグループでの最後の水平走査に対応する走査パルス (GP12) が非アクティブ化してからダミー走査期間 (HX) が開始するまでの時間 (T) を、上記先に選択するグループでの連続する2水平走査の一方 (H11) に対応する走査パルス (GP11) が非アクティブ化してから他方に対応する水平走査走査期間 (H12) が開始するまでの時間 (t) よりも長く設定する。こうすれば、データ信号線をブロック反転駆動した場合の表示品位を高めることができる。

【図1】



【特許請求の範囲】**【請求項 1】**

走査信号線が複数本ずつ含まれる各グループが順に選択され、選択されたグループに属する走査信号線が順次水平走査されるのに対応して、同極性のデータ信号電位が一水平走査期間ずつ順次データ信号線に出力される液晶表示装置であって、

各走査信号線には水平走査を行うための走査パルスが供給され、連続して選択される 2 グループ間で上記データ信号電位の極性が異なるとともに、先に選択されるグループの最後の水平走査に対応する水平走査期間と、後で選択されるグループでの最初の水平走査に対応する水平走査期間との間に n 個 (n は 1 以上の整数) のダミー走査期間が挿入され、かつ該ダミー走査期間にはダミー信号電位が上記データ信号線に出力され、

先に選択されるグループでの最後の水平走査に対応する走査パルスが非アクティブ化してからダミー走査期間が開始されるまでの時間が、上記先に選択されるグループでの連続する 2 水平走査の一方に対応する走査パルスが非アクティブ化してから他方に対応する水平走査期間が開始されるまでの時間よりも長く設定されていることを特徴とする液晶表示装置。

【請求項 2】

ダミー信号電位の極性は、後で選択されるグループでのデータ信号電位の極性と同一であることを特徴とする請求項 1 記載の液晶表示装置。

【請求項 3】

先に選択されるグループでの連続する 2 水平走査の一方に対応する走査パルスが非アクティブ化するのと同時に、他方に対応する走査パルスがアクティブ化することを特徴とする請求項 1 または 2 に記載の液晶表示装置。

【請求項 4】

任意の水平走査に対応する走査パルスがアクティブ化した後に、この水平走査に対応する水平走査期間が開始することを特徴とする請求項 1 ~ 3 のいずれか 1 項に記載の液晶表示装置。

【請求項 5】

先に選択されるグループの最後の水平走査に対応する水平走査期間が、直前の水平走査期間よりも長く設定されていることを特徴とする請求項 1 ~ 4 のいずれか 1 項に記載の液晶表示装置。

【請求項 6】

後で選択されるグループの最初の水平走査に対応する走査パルスは、ダミー走査期間の開始前にアクティブ化することを特徴とする請求項 1 ~ 5 のいずれか 1 項に記載の液晶表示装置。

【請求項 7】

後で選択されるグループの最初の水平走査に対応する走査パルスは、ダミー走査期間の開始後にアクティブ化することを特徴とする請求項 1 ~ 5 のいずれか 1 項に記載の液晶表示装置。

【請求項 8】

先に選択されるグループでの連続する 2 水平走査の一方に対応する走査パルスが非アクティブ化するのと同時に、他方に対応する水平走査走査期間が開始されることを特徴とする請求項 1 ~ 7 のいずれか 1 項に記載の液晶表示装置。

【請求項 9】

各走査信号線の水平走査に対応する映像データが水平走査の順に並べられるとともに、先に選択されるグループの最後の水平走査に対応する映像データと、後で選択されるグループでの最初の水平走査に対応する映像データとの間に n 個のダミーデータが挿入され、

上記データ信号電位は映像データに対応する電位であり、上記ダミー信号電位はダミーデータに対応する電位であることを特徴とする請求項 1 ~ 8 のいずれか 1 項に記載の液晶表示装置。

【請求項 10】

上記映像データおよびダミーデータがラッチパルスによってラッチされ、

先に選択されるグループの最後の水平走査に対応する映像データをラッチするラッチパルスと、ダミーデータをラッチするラッチパルスとの間隔が、先に選択されるグループの最後から二番目の水平走査に対応する映像データをラッチするラッチパルスと、先に選択されるグループの最後の水平走査に対応する映像データをラッチするラッチパルスとの間隔よりも広くなっていることを特徴とする請求項 9 に記載の液晶表示装置。

【請求項 11】

走査信号線が複数本ずつ含まれる各グループが順に選択され、選択されたグループに属する走査信号線が順次水平走査されるのに対応して、順次映像データが同極性のデータ信号電位とされてデータ信号線に出力される液晶表示装置であって、

10

各走査信号線には水平走査を行うための走査パルスが供給され、連続して選択される 2 グループ間で上記データ信号電位の極性が異なるとともに、先に選択されるグループの最後の水平走査に対応する映像データと、後で選択されるグループでの最初の水平走査に対応する映像データとの間に n 個 (n は 1 以上の整数) のダミーデータが挿入され、かつ該ダミーデータはダミー信号電位とされて上記データ信号線に出力され、

先に選択されるグループでの最後の水平走査に対応する走査パルスが非アクティブ化した後、この最後の水平走査に対応する映像データの出力からダミーデータの出力に切り替わるまでの時間が、上記先に選択されるグループでの連続する 2 水平走査の一方の水平走査に対応する走査パルスが非アクティブ化した後、この一方の水平走査に対応する映像データの出力から他方の水平走査に対応する映像データの出力に切り替わるまでの時間よりも長く設定されていることを特徴とする液晶表示装置。

20

【請求項 12】

ダミー信号電位の極性は、後で選択されるグループでのデータ信号電位の極性と同一であることを特徴とする請求項 11 に記載の液晶表示装置。

【請求項 13】

先に選択されるグループでの連続する 2 水平走査の一方に対応する走査パルスが非アクティブ化するのと同時に、他方に対応する走査パルスがアクティブ化することを特徴とする請求項 11 または 12 に記載の液晶表示装置。

【請求項 14】

任意の水平走査に対応する走査パルスがアクティブ化した後に、この水平走査に対応する映像データの出力が開始することを特徴とする請求項 11 ~ 13 のいずれか 1 項に記載の液晶表示装置。

30

【請求項 15】

後で選択されるグループの最初の水平走査に対応する走査パルスは、ダミー信号電位の出力が開始される前にアクティブ化することを特徴とする請求項 11 ~ 14 のいずれか 1 項に記載の液晶表示装置。

【請求項 16】

後で選択されるグループの最初の水平走査に対応する走査パルスは、ダミー信号電位の出力が開始された後にアクティブ化することを特徴とする請求項 11 ~ 15 のいずれか 1 項に記載の液晶表示装置。

40

【請求項 17】

上記映像データの出力およびダミーデータの出力は、上記映像データおよびダミーデータをラッチするラッチパルスによって設定され、

先に選択されるグループの最後の水平走査に対応する映像データをラッチするラッチパルスと、ダミーデータをラッチするラッチパルスとの間隔が、先に選択されるグループの最後から二番目の水平走査に対応する映像データをラッチするラッチパルスと、先に選択されるグループの最後の水平走査に対応する映像データをラッチするラッチパルスとの間隔よりも広くなっていることを特徴とする請求項 11 ~ 16 のいずれか 1 項に記載の液晶表示装置。

【請求項 18】

50

所定の走査信号線を数えはじめの 1 番目の走査信号線とした場合に、上記連続して選択される 2 つのグループの一方には奇数番目の走査信号線のみが含まれ、他方には偶数番目の走査信号線のみが含まれることを特徴とする請求項 1 ~ 17 のいずれか 1 項に記載の液晶表示装置。

【請求項 19】

所定の走査信号線以降の領域を走査信号線に平行な複数の境界によってブロック化し、上記所定の走査信号線を含む、一方端にあたるブロックを最上流ブロック、他方端にあたるブロックを最下流ブロックとした場合に、

各ブロックに含まれる走査信号線がグループ化され、最上流ブロックのグループから順に最下流ブロックのグループまで選択されることを特徴とする 1 ~ 17 のいずれか 1 項に記載の液晶表示装置。

10

【請求項 20】

各画素が複数の副画素からなることを特徴とする 1 ~ 19 のいずれか 1 項に記載の液晶表示装置。

【請求項 21】

副画素ごとに画素電極が設けられるとともに、各画素電極に対応して保持容量配線が設けられ、各保持容量配線に与えられる保持容量配線信号によって各副画素の輝度が制御されることを特徴とする請求項 20 記載の液晶表示装置。

【請求項 22】

連続する複数の水平走査期間ごとに 1 以上のダミー走査期間が挿入され、データ信号線に出力される信号電位の極性が、水平走査期間に続くダミー走査期間で反転する液晶表示装置であって、

20

ダミー走査期間直前の水平走査期間が、ダミー走査期間の直前ではない水平走査期間よりも長く設定されていることを特徴とする液晶表示装置。

【請求項 23】

各水平走査期間に対応して走査パルスが出力され、

ダミー走査期間直前の水平走査期間に対応する走査パルスの幅が、ダミー走査期間の直前ではない水平走査期間に対応する走査パルスの幅と同一であることを特徴とする請求項 22 記載の液晶表示装置。

【請求項 24】

30

水平走査期間直後のダミー走査期間が、ダミー走査期間の直前ではない水平走査期間よりも短く設定されていることを特徴とする請求項 22 記載の液晶表示装置。

【請求項 25】

走査信号線が複数本ずつ含まれる各グループを順に選択し、選択したグループに属する走査信号線を順次水平走査するのに対応して、同極性のデータ信号電位を一水平走査期間ずつ順次データ信号線に出力する液晶表示装置の駆動方法であって、

各走査信号線には水平走査を行うための走査パルスを供給し、連続して選択する 2 グループ間で上記データ信号電位の極性を異ならせるとともに、先に選択するグループの最後の水平走査に対応する水平走査期間と、後で選択するグループでの最初の水平走査に対応する水平走査期間との間に n 個 (n は 1 以上の整数) のダミー走査期間を挿入し、かつ該ダミー走査期間にはダミー信号電位を上記データ信号線に出力し、

40

先に選択するグループでの最後の水平走査に対応する走査パルスを非アクティブ化してからダミー走査期間が開始するまでの時間を、上記先に選択するグループでの連続する 2 水平走査の一方に対応する走査パルスが非アクティブ化してから他方に対応する水平走査走査期間が開始するまでの時間よりも長く設定することを特徴とする液晶表示装置の駆動方法。

【請求項 26】

請求項 1 ~ 24 のいずれか 1 項に記載の液晶表示装置と、テレビジョン放送を受信するチューナ部とを備えることを特徴とするテレビジョン受像機。

【発明の詳細な説明】

50

【技術分野】

【0001】

本発明は、データ信号線に供給する信号電位の極性を複数水平走査期間ごとに反転させる駆動（ブロック反転駆動）に関する。

【背景技術】

【0002】

液晶表示装置は、高精細、薄型、軽量および低消費電力等の優れた特長を有し、近年その市場規模が急速に拡大している。この液晶表示装置においては、データ信号線に供給する信号電位の極性を一水平走査期間ごとに反転させるドット反転駆動が広く採用されてきた。しかしながら、ドット反転駆動ではデータ信号線の極性反転周波数が高くなって画素充電率の低下や消費電力増大といった問題があることから、例えば特許文献1に記載のように、データ信号線に供給する信号電位の極性を複数水平走査期間ごとに反転させるブロック反転駆動が提案されている。このブロック反転駆動では、ドット反転駆動に比べて画素充電率の向上や消費電力および発熱量の抑制を図ることができる。

10

【0003】

ここで特許文献1には、図18に示すように、ブロック反転駆動における極性反転直後にダミー走査期間を挿入する技術が開示されている。この構成によれば、極性反転直後にあたるデータ（ $n+2$ ）には、プリチャージ用のダミー走査期間（図中、3番目の水平走査期間）と本チャージ（書き込み）用の水平走査期間（図中、4番目の水平走査期間）とが割り当てられることになり、該データ（ $n+2$ ）に対応する画素の充電率を高めることができる。

20

【先行技術文献】

【特許文献】

【0004】

【特許文献1】日本国公開特許公報「2001-51252号公報（公開日：2001年2月23日）」

【発明の概要】

【発明が解決しようとする課題】

【0005】

しかしながら、本願発明者らは図18の技術には図19および図20に示すような問題があることを見出した。すなわち、走査信号線 $G(n+1)$ には、水平走査を行うための矩型のゲートパルス $GP(n+1)$ が供給されるが、寄生抵抗や寄生容量に起因して走査信号線 $G(n+1)$ の電位波形 $GV(n+1)$ は矩型にならず、鈍り部分（図中網掛け部分）を有する。このため、ゲートパルス $GP(n+1)$ が非アクティブ化した後も暫く（鈍り期間）は、走査信号線 $G(n+1)$ に対応する画素 $P(n+1)$ のTFTはON状態になっている。

30

【0006】

ここで、ゲートパルス $GP(n+1)$ が非アクティブ化するのと同時にダミー走査期間が開始される（データ信号線に、データ（ $n+2$ ）に対応する信号電位が出力される）ため、画素 $P(n+1)$ には、この鈍り期間に、データ（ $n+2$ ）に対応する信号電位が書き込まれることになる。さらに、データ（ $n+1$ ）に対応する信号電位がプラス極性であるのに対してデータ（ $n+2$ ）に対応する信号電位はマイナスであるため、この鈍り期間に画素 $P(n+1)$ は放電され、ノーマリブラックの液晶表示装置では画素 $P(n+1)$ が暗くなってしまう（図20参照）。このように、図18の技術では、図20の従来の表示に示すような黒っぽい横縞が視認されるおそれがあった。

40

【0007】

本発明は、上記課題に鑑みてなされたものであり、ブロック反転駆動を行う液晶表示装置において、その表示品位を高めることを目的とする。

【課題を解決するための手段】

【0008】

50

本液晶表示装置は、走査信号線が複数本ずつ含まれる各グループが順に選択され、選択されたグループに属する走査信号線が順次水平走査されるのに対応して、同極性のデータ信号電位が一水平走査期間ずつ順次データ信号線に出力される液晶表示装置であって、各走査信号線には水平走査を行うための走査パルスが供給され、連続して選択される2グループ間で上記データ信号電位の極性が異なるとともに、先に選択されるグループの最後の水平走査に対応する水平走査期間と、後で選択されるグループでの最初の水平走査に対応する水平走査期間との間に n 個(n は1以上の整数)のダミー走査期間が挿入され、かつ該ダミー走査期間にはダミー信号電位が上記データ信号線に出力され、先に選択されるグループでの最後の水平走査に対応する走査パルスが非アクティブ化してからダミー走査期間が開始されるまでの時間が、上記先に選択されるグループでの連続する2水平走査の一方に対応する走査パルスが非アクティブ化してから他方に対応する水平走査走査期間が開始されるまでの時間よりも長く設定されていることを特徴とする。

10

【0009】

このように、先に選択されるグループでの最後の水平走査に対応する水平走査期間を、他の水平走査期間に対して延長することで、該水平走査期間に画素に書き込まれた電荷が、これに続くダミー走査期間の開始によって放電してしまう現象を抑制することができる。これにより、従来問題となっていた黒っぽい横縞(図20参照)を低減することができる。

【0010】

本液晶表示装置では、ダミー信号電位の極性は、後で選択されるグループでのデータ信号電位の極性と同一である構成とすることもできる。

20

【0011】

本液晶表示装置では、先に選択されるグループでの連続する2水平走査の一方に対応する走査パルスが非アクティブ化するのと同時に、他方に対応する走査パルスがアクティブ化する構成とすることもできる。

【0012】

本液晶表示装置では、任意の水平走査に対応する走査パルスがアクティブ化した後に、この水平走査に対応する水平走査期間が開始する構成とすることもできる。

【0013】

本液晶表示装置では、先に選択されるグループの最後の水平走査に対応する水平走査期間が、直前の水平走査期間よりも長く設定されている構成とすることもできる。

30

【0014】

本液晶表示装置では、後で選択されるグループの最初の水平走査に対応する走査パルスは、ダミー走査期間の開始前にアクティブ化する構成とすることもできる。

【0015】

本液晶表示装置では、後で選択されるグループの最初の水平走査に対応する走査パルスは、ダミー走査期間の開始後にアクティブ化する構成とすることもできる。

【0016】

本液晶表示装置では、先に選択されるグループでの連続する2水平走査の一方に対応する走査パルスが非アクティブ化するのと同時に、他方に対応する水平走査走査期間が開始される構成とすることもできる。

40

【0017】

本液晶表示装置では、各走査信号線の水平走査に対応する映像データが水平走査の順に並べられるとともに、先に選択されるグループの最後の水平走査に対応する映像データと、後で選択されるグループでの最初の水平走査に対応する映像データとの間に n 個のダミーデータが挿入され、上記データ信号電位は映像データに対応する電位であり、上記ダミー信号電位はダミーデータに対応する電位である構成とすることもできる。

【0018】

本液晶表示装置では、上記映像データおよびダミーデータがラッチパルスによってラッチされ、先に選択されるグループの最後の水平走査に対応する映像データをラッチするラ

50

ッチパルスと、ダミーデータをラッチするラッチパルスとの間隔が、先に選択されるグループの最後から二番目の水平走査に対応する映像データをラッチするラッチパルスと、先に選択されるグループの最後の水平走査に対応する映像データをラッチするラッチパルスとの間隔よりも広くなっている構成とすることもできる。

【 0 0 1 9 】

本液晶表示装置は、走査信号線が複数本ずつ含まれる各グループが順に選択され、選択されたグループに属する走査信号線が順次水平走査されるのに対応して、順次映像データが同極性のデータ信号電位とされてデータ信号線に出力される液晶表示装置であって、各走査信号線には水平走査を行うための走査パルスが供給され、連続して選択される2グループ間で上記データ信号電位の極性が異なるとともに、先に選択されるグループの最後の水平走査に対応する映像データと、後で選択されるグループでの最初の水平走査に対応する映像データとの間に n 個(n は1以上の整数)のダミーデータが挿入され、かつ該ダミーデータはダミー信号電位とされて上記データ信号線に出力され、先に選択されるグループでの最後の水平走査に対応する走査パルスが非アクティブ化した後、この最後の水平走査に対応する映像データの出力からダミーデータの出力に切り替わるまでの時間が、上記先に選択されるグループでの連続する2水平走査の一方の水平走査に対応する走査パルスが非アクティブ化した後、この一方の水平走査に対応する映像データの出力から他方の水平走査に対応する映像データの出力に切り替わるまでの時間よりも長く設定されていることを特徴とする。

10

【 0 0 2 0 】

本液晶表示装置では、ダミー信号電位の極性は、後で選択されるグループでのデータ信号電位の極性と同一である構成とすることもできる。

20

【 0 0 2 1 】

本液晶表示装置では、先に選択されるグループでの連続する2水平走査の一方に対応する走査パルスが非アクティブ化するのと同時に、他方に対応する走査パルスがアクティブ化する構成とすることもできる。

【 0 0 2 2 】

本液晶表示装置では、任意の水平走査に対応する走査パルスがアクティブ化した後に、この水平走査に対応する映像データの出力が開始する構成とすることもできる。

【 0 0 2 3 】

本液晶表示装置では、後で選択されるグループの最初の水平走査に対応する走査パルスは、ダミー信号電位の出力が開始される前にアクティブ化する構成とすることもできる。

30

【 0 0 2 4 】

本液晶表示装置では、後で選択されるグループの最初の水平走査に対応する走査パルスは、ダミー信号電位の出力が開始された後にアクティブ化する構成とすることもできる。

【 0 0 2 5 】

本液晶表示装置では、上記映像データの出力およびダミーデータの出力は、上記映像データおよびダミーデータをラッチするラッチパルスによって設定され、先に選択されるグループの最後の水平走査に対応する映像データをラッチするラッチパルスと、ダミーデータをラッチするラッチパルスとの間隔が、先に選択されるグループの最後から二番目の水平走査に対応する映像データをラッチするラッチパルスと、先に選択されるグループの最後の水平走査に対応する映像データをラッチするラッチパルスとの間隔よりも広くなっている構成とすることもできる。

40

【 0 0 2 6 】

本液晶表示装置では、所定の走査信号線を数えはじめの1番目の走査信号線とした場合に、上記連続して選択される2つのグループの一方には奇数番目の走査信号線のみが含まれ、他方には偶数番目の走査信号線のみが含まれる構成とすることもできる。

【 0 0 2 7 】

本液晶表示装置では、所定の走査信号線以降の領域を走査信号線に平行な複数の境界によってブロック化し、上記所定の走査信号線を含む、一方端にあたるブロックを最上流ブ

50

ロック、他方端にあたるブロックを最下流ブロックとした場合に、各ブロックに含まれる走査信号線がグループ化され、最上流ブロックのグループから順に最下流ブロックのグループまで選択される構成とすることもできる。

【0028】

本液晶表示装置では、各画素が複数の副画素からなる構成とすることもできる。この場合、副画素ごとに画素電極が設けられるとともに、各画素電極に対応して保持容量配線が設けられ、各保持容量配線に与えられる保持容量配線信号によって各副画素の輝度が制御される構成とすることもできる。

【0029】

本液晶表示装置は、連続する複数の水平走査期間ごとに1以上のダミー走査期間が挿入され、データ信号線に出力される信号電位の極性が、水平走査期間に続くダミー走査期間で反転する液晶表示装置であって、ダミー走査期間直前の水平走査期間が、ダミー走査期間の直前ではない水平走査期間よりも長く設定されていることを特徴とする。

10

【0030】

本液晶表示装置では、各水平走査期間に対応して走査パルスが出力され、ダミー走査期間直前の水平走査期間に対応する走査パルスの幅が、ダミー走査期間の直前ではない水平走査期間に対応する走査パルスの幅と同一である構成とすることもできる。

【0031】

本液晶表示装置では、水平走査期間直後のダミー走査期間が、ダミー走査期間の直前ではない水平走査期間よりも短く設定されている構成とすることもできる。

20

【0032】

本液晶表示装置の駆動方法は、走査信号線が複数本ずつ含まれる各グループを順に選択し、選択したグループに属する走査信号線を順次水平走査するのに対応して、同極性のデータ信号電位を一水平走査期間ずつ順次データ信号線に出力する液晶表示装置の駆動方法であって、各走査信号線には水平走査を行うための走査パルスを供給し、連続して選択する2グループ間で上記データ信号電位の極性を異ならせるとともに、先に選択するグループの最後の水平走査に対応する水平走査期間と、後で選択するグループでの最初の水平走査に対応する水平走査期間との間に n 個(n は1以上の整数)のダミー走査期間を挿入し、かつ該ダミー走査期間にはダミー信号電位を上記データ信号線に出力し、先に選択するグループでの最後の水平走査に対応する走査パルスを非アクティブ化してからダミー走査期間が開始するまでの時間を、上記先に選択するグループでの連続する2水平走査の一方に対応する走査パルスが非アクティブ化してから他方に対応する水平走査走査期間が開始するまでの時間よりも長く設定することを特徴とする。

30

【0033】

本テレビジョン受像機は、上記液晶表示装置と、テレビジョン放送を受信するチューナ部とを備えることを特徴とする。

【発明の効果】

【0034】

以上のように、本液晶表示装置によれば、先に選択されるグループでの最後の水平走査に対応する水平走査期間を、他の水平走査期間に対して延長することで、該水平走査期間に画素に書き込まれた電荷が、これに続くダミー走査期間の開始によって放電してしまう現象を抑制することができる。これにより、従来問題となっていた黒っぽい横縞を低減することができる。

40

【図面の簡単な説明】

【0035】

【図1】実施の形態1にかかる液晶表示装置の一駆動例を示すタイミングチャートである。

【図2】実施の形態1にかかる液晶表示装置の構成を示す模式図である。

【図3】図1の駆動例を説明するためのタイミングチャートである。

【図4】図3の駆動例を用いた場合の、各画素の書き込み電位の極性分布を示す模式図で

50

ある。

【図 5】図 1 の駆動例をより具体的に示すタイミングチャートである。

【図 6】図 1 の変形例を示すタイミングチャートである。

【図 7】図 1 の変形例を示すタイミングチャートである。

【図 8】実施の形態 1 にかかる液晶表示装置の他の駆動例を示すタイミングチャートである。

【図 9】図 8 の駆動例を説明するためのタイミングチャートである。

【図 10】図 8 の駆動例を用いた場合の、各画素の書き込み電位の極性分布を示す模式図である。

【図 11】実施の形態 2 にかかる液晶表示装置の構成を示す模式図である。

10

【図 12】実施の形態 2 にかかる液晶表示装置の駆動例を示すタイミングチャートである。

【図 13】図 12 の駆動例を説明するためのタイミングチャートである。

【図 14】保持容量配線と保持容量幹配線の接続関係を示す模式図である。

【図 15】図 12 の駆動例を用いた場合の、各画素の書き込み電位の極性分布および明暗状態を示す模式図である。

【図 16】本液晶表示装置全体の構成を説明するブロック図である。

【図 17】本テレビジョン受像機の機能を説明するブロック図である。

【図 18】従来の液晶表示装置の駆動例を示すタイミングチャートである。

【図 19】従来の液晶表示装置の問題を説明するためのタイミングチャートである。

20

【図 20】従来の液晶表示装置の表示状態を示す模式図である。

【発明を実施するための形態】

【0036】

本発明にかかる実施の形態の例を、図 1 ~ 17 を用いて説明すれば、以下のとおりである。

【0037】

〔実施の形態 1〕

実施の形態 1 にかかる液晶表示装置（例えば、ノーマリブラックモード）の表示部には、図 2 に示すように、走査信号線 $G_1 \sim G_{1080}$ が配され、マトリクス状に画素が配されている。そして、例えば 1 つの画素列に、画素 $P_1 \sim P_{1080}$ が含まれ、画素 P_i (i は $1 \sim 1080$ の整数) に含まれる画素電極は、トランジスタを介して走査信号線 G_i およびデータ信号線 S に接続されている。

30

【0038】

本実施の形態 1 では、図 3 に示されるように、データ信号線をブロック反転駆動しながら走査信号線を順次走査する。まず、表示部における走査信号線 G_1 以降の部分、走査信号線に平行な 89 本の境界で画される 90 個のブロック ($B_1 \sim B_{90}$) に分けて考える。各ブロックには連続する 12 本の走査信号線が含まれ、例えば、最上流ブロックであるブロック B_1 には走査信号線 $G_1 \sim G_{12}$ が含まれ、ブロック B_2 には走査信号線 $G_{13} \sim G_{24}$ が含まれ、ブロック B_3 には走査信号線 $G_{25} \sim G_{36}$ が含まれ、最下流ブロックであるブロック B_{90} には走査信号線 $G_{1069} \sim G_{1080}$ が含まれる。

40

【0039】

そして、最上流ブロックであるブロック B_1 に含まれる走査信号線 12 本 ($G_1 \cdot G_2 \cdot \dots \cdot G_{12}$) を先頭のグループ Gr_1 とし、ブロック B_1 の下流側のブロック B_2 に含まれる走査信号線 12 本 ($G_{13} \cdot G_{14} \cdot \dots \cdot G_{24}$) をグループ Gr_2 とし、以降、各ブロックに含まれる走査信号線 12 本を順にグループ $Gr_3 \sim Gr_{90}$ とし、 Gr_1 から順に Gr_{90} まで選択しつつ、選択したグループに属する走査信号線を順次水平走査する（走査信号線に順次ゲートパルスを供給する）のに対応して、同極性のデータ信号電位を一水平走査期間ずつ順次データ信号線に出力する。さらに、連続して選択される 2 グループ間で上記データ信号電位の極性（プラス・マイナス）を異ならせる。なお、図 3 に示すデータ D_1 、 D_2 、 $D_3 \cdot \dots$ は、走査信号線 G_1 に接続する画素 P_1 、走査信号線 G

50

2 に接続する画素 P 2、・・・(図 2 参照) に対応する映像データ(デジタルデータ)であり、極性反転信号 P O L は、データ信号線 S に供給される信号電位の極性を制御する信号である。

【 0 0 4 0 】

具体的には、グループ G r 1 を選択してグループ G r 1 に属する走査信号線 G 1 ~ G 1 2 を順次水平走査する(走査信号線 G 1 ~ G 1 2 に順次ゲートパルス G P 1 ~ G P 1 2 を供給する)のに対応して、映像データ D 1 ~ D 1 2 に対応するプラス極性のデータ信号電位を水平走査期間 H 1 ~ H 1 2 にデータ信号線 S に出力し、ついでグループ G r 2 を選択してグループ G r 2 に属する走査信号線 G 1 3 ~ G 2 4 を順次水平走査する(走査信号線 G 1 3 ~ G 2 4 に順次ゲートパルス G P 1 3 ~ G P 2 4 を供給する)のに対応して、映像データ D 1 3 ~ D 2 4 に対応するマイナス極性のデータ信号電位を水平走査期間 H 1 3 ~ H 2 4 にデータ信号線 S に出力し、ついでグループ G r 3 を選択してグループ G r 3 に属する走査信号線 G 2 5 ~ G 3 6 を順次水平走査するのに対応して、映像データ D 2 5 ~ D 3 6 に対応するプラス極性のデータ信号電位を水平走査期間 H 2 5 ~ H 3 6 にデータ信号線 S に出力する。これにより、表示部の各画素の電位極性分布は図 4 のようになる。

10

【 0 0 4 1 】

さらに、連続して選択される 2 グループのうち先に選択されるグループの最後の水平走査に対応する水平走査期間と、後で選択されるグループでの最初の水平走査に対応する水平走査期間との間に第 1 および第 2 ダミー走査期間を挿入し、各ダミー走査期間にダミー信号電位をデータ信号線に出力する。

20

【 0 0 4 2 】

例えば、連続して選択されるグループ G r 1 ・ G r 2 のうち先に選択されるグループ G r 1 の最後の水平走査に対応する水平走査期間 H 1 2 と、後で選択されるグループ G r 2 での最初の水平走査に対応する水平走査期間 H 1 3 との間に第 1 および第 2 ダミー走査期間 H X ・ H Y を挿入するとともに、映像データ D 1 2 および D 1 3 間にダミーデータ D A ・ D B を挿入し、第 1 ダミー走査期間 H X には、ダミーデータ D A (例えば、映像データ D 1 3 と同一データ) に対応するダミー信号電位をデータ信号線 S に出力し、第 2 ダミー走査期間 H Y には、ダミーデータ D B (例えば、映像データ D 1 3 と同一データ) に対応するダミー信号電位をデータ信号線 S に出力する。同様に、水平走査期間 H 2 4 と、水平走査期間 H 2 5 との間に第 1 および第 2 ダミー走査期間 H x ・ H y を挿入するとともに、映像データ D 2 4 および D 2 5 間にダミーデータ D a ・ D b を挿入し、第 1 ダミー走査期間 H x には、ダミーデータ D a (例えば、映像データ D 2 5 と同一データ) に対応するダミー信号電位をデータ信号線 S に出力し、第 2 ダミー走査期間 H Y には、ダミーデータ D B (例えば、映像データ D 1 3 と同一データ) に対応するダミー信号電位をデータ信号線 S に出力する。

30

【 0 0 4 3 】

ここで、各グループでの連続する 2 水平走査の一方(先の方)に対応するゲートパルスが非アクティブ化するのと同時に、他方(後の方)に対応するゲートパルスがアクティブ化する。さらに、任意の水平走査に対応するゲートパルスがアクティブ化した後に、この水平走査に対応する水平走査期間が開始し、このゲートパルスが非アクティブ化した後に、この水平走査に対応する水平走査期間が終了する。

40

【 0 0 4 4 】

例えば、ゲートパルス G P 1 が非アクティブ化する(立ち下がる)のと同時に、ゲートパルス G P 2 がアクティブ化し(立ち上がり)、ゲートパルス G P 2 が非アクティブ化するのと同時に、ゲートパルス G P 3 がアクティブ化する。また、ゲートパルス G P 1 がアクティブ化した後に、水平走査期間 H 1 が開始し、ゲートパルス G P 1 が非アクティブ化した後に、水平走査期間 H 1 が終了する。また、ゲートパルス G P 2 がアクティブ化した後に、水平走査期間 H 2 が開始し、ゲートパルス G P 2 が非アクティブ化した後に、水平走査期間 H 2 が終了する。なお、ゲートパルス G P 1 3 は、ゲートパルス G P 1 2 が非アクティブ化するのと同時にアクティブ化し、第 1 および第 2 ダミー走査期間 H X ・ H Y を

50

経て、ゲートパルス G P 1 4 がアクティブ化するのと同時に非アクティブ化する。

【 0 0 4 5 】

ここで注目すべきは、連続して選択される 2 グループのうち先に選択されるグループでの最後の水平走査に対応するゲートパルスが非アクティブ化してからダミー走査期間が開始されるまでの時間が、上記先に選択されるグループでの連続する 2 水平走査の一方に対応するゲートパルスが非アクティブ化してから他方に対応する水平走査走査期間が開始されるまでの時間よりも長く設定されている点、換言すれば、先に選択されるグループでの最後の水平走査に対応する走査パルスが非アクティブ化した後、この最後の水平走査に対応する映像データの出力からダミーデータの出力に切り替わるまでの時間が、上記先に選択されるグループでの連続する 2 水平走査の一方の水平走査に対応する走査パルスが非アクティブ化した後、この一方の水平走査に対応する映像データの出力から他方の水平走査に対応する映像データの出力に切り替わるまでの時間よりも長く設定されている点である。

10

【 0 0 4 6 】

具体的には、グループ G r 1 最後の水平走査に対応するゲートパルス G P 1 2 が非アクティブ化して（立ち下がって）から第 1 ダミー走査期間 H X が開始する（ D 1 2 の出力から D A の出力に切り替わる）までの時間や、グループ G r 2 最後の水平走査に対応するゲートパルス G P 2 4 が非アクティブ化して（立ち下がって）から第 1 ダミー走査期間 H x が開始する（ D 2 4 の出力から D a の出力に切り替わる）までの時間を、ゲートパルス G P 1 が非アクティブ化して（立ち下がって）から水平走査走査期間 H 2 が開始する（ D 1 の出力から D 2 の出力に切り替わる）までの時間や、ゲートパルス G P 1 1 が非アクティブ化して（立ち下がって）から水平走査走査期間 H 1 2 が開始する（ D 1 1 の出力から D 1 2 の出力に切り替わる）までの時間よりも長く設定する。この効果を、図 1 を用いて説明する。

20

【 0 0 4 7 】

まず、図 1 に示すように、ゲートパルス G P 1 1 がアクティブ化した後に、水平走査期間 H 1 1（映像データ D 1 1 に対応するプラス極性のデータ信号電位がデータ信号線 S に出力される期間）が開始し、ゲートパルス G P 1 1 が非アクティブ化して時間 t が経過した後に、水平走査期間 H 1 1 が終了し、これと同時に、水平走査期間 H 1 2（映像データ D 1 2 に対応するプラス極性のデータ信号電位がデータ信号線 S に出力される期間）が開始する。なお、ゲートパルス G P 1 1 が非アクティブ化と同時にゲートパルス G P 1 2 がアクティブ化するため、時間 t の少なくとも一部では、走査信号線 G 1 2 に繋がる画素 P 1 2 の T F T が O N 状態になっている。したがって、t を長くし過ぎると、一時的に画素 P 1 2 に画素 1 1 の表示がなされ、いわゆるゴーストとして視認されるおそれがある。

30

【 0 0 4 8 】

少し戻って、ゲートパルス G P 1 1 が非アクティブ化するのと同時にゲートパルス G P 1 2 がアクティブ化し、その後、水平走査期間 H 1 2（映像データ D 1 2 に対応するプラス極性のデータ信号電位がデータ信号線 S に出力される期間）が開始し、ゲートパルス G P 1 2 が非アクティブ化して時間 T（> t）が経過した後に、水平走査期間 H 1 2 が終了し、これと同時に、ダミー走査期間 H X が開始する。

40

【 0 0 4 9 】

ここで、ゲートパルス G P 1 2 が非アクティブ化しても、寄生抵抗や寄生容量に起因して、走査信号線 G 1 2 の電位 G V 1 2 は急峻に立ち下がらず、鈍りながら降下する。すなわち、ゲートパルス G P 1 2 が非アクティブ化した後も暫く（鈍り期間）は、走査信号線 G 1 2 に繋がる画素 P 1 2 の T F T が O N 状態になっている。

【 0 0 5 0 】

そこで、ゲートパルス G P 1 2 が非アクティブ化してからダミー走査期間 H X（ダミーデータ D A に対応するマイナス極性のダミー信号電位がデータ信号線 S に出力される期間）の開始までの時間 T を、t よりも長く設定しておく（すなわち、水平走査期間 H 1 2 を延長する）ことで、走査信号線 G 1 2 の電位 G V 1 2 の鈍り期間（その大部分）を水平走

50

査期間 H 1 2 に含めることができる。これにより、水平走査期間 H 1 2 に画素 P 1 2 に書き込まれたプラス電荷がダミー走査期間 H X の開始によって放電してしまう現象を抑制することができる、従来の表示で問題となっていた黒っぽい横縞（図 20 参照）を低減することができる。

【0051】

なお、時間 t や T は、例えば、走査信号線の電位 $G V 1 2$ の鈍り程度（走査信号線の時定数）とデータ信号電位 $S V$ の鈍り程度（データ信号線の時定数）、ソースドライバの特性に基づいて設定され、例えば、 $t = 2 [\mu s]$ 、 $T = 5 [\mu s]$ である。なお、 $T - t$ （水平走査期間 H 1 2 の他の水平走査期間に対する延長分）は、例えば、走査信号線 $G 1 2$ に供給するゲートパルス $G P 1 2$ が非アクティブ化してから走査信号線 $G 1 2$ の電位 $G V 1 2$ が非アクティブの（Low）電位に落ちるまでの所要時間とすることが望ましい。

【0052】

図 5 はゲートクロック $G C K$ によってゲートパルスを生じ、ラッチストロブ（ラッチパルス）信号 $L S$ によって水平走査期間を規定する場合を示すタイミングチャートである。この場合、隣り合う 2 ゲートクロックの一方の立ち上がりとは他方の立ち上がりとは、1 つのゲートパルスの立ち上がり（アクティブ化）と立ち下がり（非アクティブ化）とに同期している。また、ラッチパルスの立ち上がり時に、映像データやダミーデータがラッチされ、ラッチパルスの立ち下がり時にこれに対応する信号電位（データ信号電位やダミー信号電位）がデータ信号線 S に出力される。例えば、ラッチパルス $L S 1 1$ の立ち下がりによって映像データ $D 1 1$ に対応するデータ信号電位の出力（水平走査期間 H 1 1）が開始され、ラッチパルス $L S 1 2$ の立ち下がりによって、映像データ $D 1 1$ に対応するデータ信号電位の出力（水平走査期間 H 1 1）が終了する同時に、映像データ $D 1 2$ に対応するデータ信号電位の出力（水平走査期間 H 1 2）が開始される。また、ラッチパルス $L S X$ の立ち下がりによって、映像データ $D 1 2$ に対応するデータ信号電位の出力（水平走査期間 H 1 2）が終了する同時に、ダミーデータ $D A$ に対応するダミー信号電位の出力（ダミー走査期間 H X）が開始される。したがって、上記 T （ゲートパルス $G 1 2$ が非アクティブ化してからダミー走査期間 H X が開始されるまでの時間） $>$ 上記 t （連続する 2 水平走査の一方に対応するゲートパルスが非アクティブ化してから他方に対応する水平走査期間が開始されるまでの時間）に設定するためには、ラッチパルス $L S 1 2$ とラッチパルス $L S X$ との間隔を、ラッチパルス $L S 1 1$ とラッチパルス $L S 1 2$ との間隔よりも広くしてやればよい。

【0053】

この場合、水平走査期間 H 1 2 を延長する分、これに続くダミー走査期間 H X を短縮する（ $H X < H Y$ とする）ことが望ましい。例えば、水平走査期間 H 1 2 およびダミー走査期間 H X の和を、例えば水平走査期間 H 1 1（ $= H Y$ ）の 2 倍とする。こうすれば、映像データやダミーデータの入力間隔を変更することなく、ラッチストロブ信号 $L S$ の設定を変更する（ラッチパルス $L S X$ の位置変更）だけで水平走査期間 H 1 2 を延長することが可能となる。

【0054】

また、図 1 では t （連続する 2 水平走査の一方に対応するゲートパルスが非アクティブ化してから他方に対応する水平走査期間が開始されるまでの時間）を、一定時間（例えば、 2μ 秒）に設定しているが、これに限定されない。例えば図 6 のように、 $t = 0$ とすることも可能である。

【0055】

また、図 1 では、グループの最初の水平走査に対応するゲートパルスは、ダミー走査期間の開始前にアクティブ化している（すなわち、ゲートパルス $G P 1 3$ は、ゲートパルス $G P 1 2$ が非アクティブ化するのと同時にアクティブ化し、第 1 および第 2 ダミー走査期間 H X・H Y を経て、ゲートパルス $G P 1 4$ がアクティブ化するのと同時に非アクティブ化する）が、これに限定されない。グループの最初の水平走査に対応するゲートパルスを、ダミー走査期間の開始後にアクティブ化してもよい。例えば図 7 のように、ゲートパル

ス G P 1 3 は、ゲートパルス G P 1 2 が非アクティブ化すると同時にアクティブ化せず、第 2 ダミー走査期間 H Y の終了（水平走査走査期間 H 1 3 の開始）直前にアクティブ化する。

【 0 0 5 6 】

グループ最初に水平走査される走査信号線（例えば、G 1 3 や G 2 5）が充電不足になるようなときには図 1 のように、グループの最初の水平走査に対応するゲートパルス（例えば、G P 1 3）を、ダミー走査期間の開始前にアクティブ化することが好ましく、グループ最初に水平走査される走査信号線（例えば、G 1 3 や G 2 5）が過充電になるようなときには図 7 のように、グループの最初の水平走査に対応するゲートパルスを、ダミー走査期間の開始後にアクティブ化することが望ましい。

10

【 0 0 5 7 】

本実施の形態では、図 8 に示されるように、データ信号線をブロック反転駆動しながら走査信号線を飛び越し（インターレス）走査することもできる。この場合、表示部における走査信号線 G 1 以降の部分で、走査信号線に平行な 4 4 本の境界で画される 4 5 個のブロック（B 1 ~ B 4 5）に分けて考える。各ブロックには連続する 2 4 本の走査信号線が含まれ、例えば、最上流ブロックであるブロック B 1 には走査信号線 G 1 ~ G 2 4 が含まれ、ブロック B 2 には走査信号線 G 2 5 ~ G 4 8 が含まれ、ブロック B 3 には走査信号線 G 4 9 ~ G 7 2 が含まれ、最下流ブロックであるブロック B 4 5 には走査信号線 G 1 0 5 7 ~ G 1 0 8 0 が含まれる。

【 0 0 5 8 】

20

そして、最上流ブロックであるブロック B 1 に含まれる奇数番目の走査信号線 1 2 本（G 1 ・ G 3 ・ ・ ・ G 2 3）を先頭のグループ G r 1 とし、ブロック B 1 とその下流側のブロック B 2 とに含まれる偶数番目の走査信号線 2 4 本（G 2 ・ G 4 ・ ・ ・ G 4 8）をグループ G r 2 とするとともに、2 番目のブロック B 2 とその下流側のブロック B 3 とに含まれる奇数番目の走査信号線 2 4 本（G 2 5 ・ G 2 7 ・ ・ ・ G 7 1）をグループ G r 3 とし、以降、ブロック B j（j は 3 ~ 4 3 の奇数）とその下流側のブロック B（j + 1）とに含まれる偶数番目の走査信号線 2 4 本のグループ化、および B（j + 1）ブロックとその下流側のブロック B（j + 2）とに含まれる奇数番目の走査信号線 2 4 本のグループ化を繰り返してグループ G r 4 ~ G 4 5 とし、最下流ブロックであるブロック B 4 5 に含まれる偶数番目の走査信号線 1 2 本（G 1 0 5 8 ・ G 1 0 6 0 ・ ・ ・ G 1 0 8 0）を最終のグループ G r 4 6 とし、G r 1 から順に G r 4 6 まで選択しつつ、選択したグループに属する走査信号線を順次水平走査する（走査信号線に順次ゲートパルスを供給する）のに対応して、同極性のデータ信号電位を一水平走査期間ずつ順次データ信号線に出力する。さらに、連続して選択される 2 グループ間で上記データ信号電位の極性（プラス・マイナス）を異ならせる。

30

【 0 0 5 9 】

具体的には、グループ G r 1 を選択してグループ G r 1 に属する走査信号線 G 1 ・ G 3 ・ ・ ・ G 2 3 を順次水平走査する（走査信号線 G 1 ・ G 3 ・ ・ ・ G 2 3 に順次ゲートパルス G P 1 ・ G P 3 ・ ・ ・ G P 2 3 を供給する）のに対応して、映像データ D 1 ・ D 3 ・ ・ ・ D 2 3 に対応するプラス極性のデータ信号電位を一水平走査期間ずつデータ信号線 S に出力し、ついでグループ G r 2 を選択してグループ G r 2 に属する走査信号線 G 2 ・ G 4 ・ ・ ・ G 4 8 を順次水平走査する（走査信号線 G 2 ・ G 4 ・ ・ ・ G 4 8 に順次ゲートパルス G P 2 ・ G P 4 ・ ・ ・ G P 4 8 を供給する）のに対応して、映像データ D 2 ・ D 4 ・ ・ ・ D 4 8 に対応するマイナス極性のデータ信号電位を一水平走査期間ずつデータ信号線 S に出力し、ついでグループ G r 3 を選択してグループ G r 3 に属する走査信号線 G 2 5 ・ G 2 7 ・ ・ ・ を順次水平走査する（走査信号線 G 2 5 ・ G 2 7 ・ ・ ・ に順次ゲートパルス G P 2 5 ・ G P 2 7 ・ ・ ・ を供給する）のに対応して、映像データ D 2 5 ・ D 2 7 ・ ・ ・ に対応するプラス極性のデータ信号電位を一水平走査期間ずつデータ信号線 S に出力する。これにより、表示部の各画素の電位極性分布は図 1 0 のようになる。

40

【 0 0 6 0 】

50

さらに、連続して選択される２グループのうち先に選択されるグループの最後の水平走査に対応する水平走査期間と、後で選択されるグループでの最初の水平走査に対応する水平走査期間との間に第１および第２ダミー走査期間を挿入し、各ダミー走査期間にダミー信号電位をデータ信号線に出力する。

【００６１】

例えば、連続して選択されるグループ $G r 1 \cdot G r 2$ のうち先に選択されるグループ $G r 1$ の最後の水平走査に対応する水平走査期間 $H 2 3$ と、後で選択されるグループ $G r 2$ での最初の水平走査に対応する水平走査期間 $H 2$ との間に第１および第２ダミー走査期間 $H X \cdot H Y$ を挿入するとともに、映像データ $D 2 3$ および $D 2$ 間にダミーデータ $D A \cdot D B$ を挿入し、第１ダミー走査期間 $H X$ には、ダミーデータ $D A$ （例えば、映像データ $D 2$ と同一データ）に対応するダミー信号電位をデータ信号線 S に出力し、第２ダミー走査期間 $H Y$ には、ダミーデータ $D B$ （例えば、映像データ $D 2$ と同一データ）に対応するダミー信号電位をデータ信号線 S に出力する。同様に、水平走査期間 $H 4 8$ と、水平走査期間 $H 2 5$ との間に第１および第２ダミー走査期間 $H x \cdot H y$ を挿入するとともに、映像データ $D 4 8$ および $D 2 5$ 間にダミーデータ $D a \cdot D b$ を挿入し、第１ダミー走査期間 $H x$ には、ダミーデータ $D a$ （例えば、映像データ $D 2 5$ と同一データ）に対応するダミー信号電位をデータ信号線 S に出力し、第２ダミー走査期間 $H Y$ には、ダミーデータ $D b$ （例えば、映像データ $D 2 5$ と同一データ）に対応するダミー信号電位をデータ信号線 S に出力する。

10

【００６２】

20

ここで、各グループでの連続する２水平走査の一方（先の方）に対応するゲートパルスが非アクティブ化するのと同時に、他方（後の方）に対応するゲートパルスがアクティブ化する。さらに、任意の水平走査に対応するゲートパルスがアクティブ化した後に、この水平走査に対応する水平走査期間が開始し、このゲートパルスが非アクティブ化した後に、この水平走査に対応する水平走査期間が終了する。

【００６３】

例えば、ゲートパルス $G P 1$ が非アクティブ化する（立ち下がる）のと同時に、ゲートパルス $G P 3$ がアクティブ化し（立ち上がり）、ゲートパルス $G P 3$ が非アクティブ化するのと同時に、ゲートパルス $G P 5$ がアクティブ化する。また、ゲートパルス $G P 1$ がアクティブ化した後に、水平走査期間 $H 1$ が開始し、ゲートパルス $G P 1$ が非アクティブ化した後に、水平走査期間 $H 1$ が終了する。また、ゲートパルス $G P 3$ がアクティブ化した後に、水平走査期間 $H 3$ が開始し、ゲートパルス $G P 3$ が非アクティブ化した後に、水平走査期間 $H 3$ が終了する。なお、ゲートパルス $G P 2$ は、ゲートパルス $G P 2 3$ が非アクティブ化するのと同時にアクティブ化し、第１および第２ダミー走査期間 $H X \cdot H Y$ を経て、ゲートパルス $G P 4$ がアクティブ化するのと同時に非アクティブ化する。

30

【００６４】

ここで注目すべきは、連続して選択される２グループのうち先に選択されるグループでの最後の水平走査に対応するゲートパルスが非アクティブ化してからダミー走査期間が開始されるまでの時間が、上記先に選択されるグループでの連続する２水平走査の一方に対応するゲートパルスが非アクティブ化してから他方に対応する水平走査走査期間が開始されるまでの時間よりも長く設定されている点である。

40

【００６５】

具体的には、グループ $G r 1$ 最後の水平走査に対応するゲートパルス $G P 2 3$ が非アクティブ化して（立ち下がって）から第１ダミー走査期間 $H X$ が開始するまでの時間や、グループ $G r 2$ 最後の水平走査に対応するゲートパルス $G P 4 8$ が非アクティブ化して（立ち下がって）から第１ダミー走査期間 $H x$ が開始するまでの時間を、ゲートパルス $G P 1$ が非アクティブ化して（立ち下がって）から水平走査走査期間 $H 3$ が開始するまでの時間や、ゲートパルス $G P 2 1$ が非アクティブ化して（立ち下がって）から水平走査走査期間 $H 2 3$ が開始するまでの時間よりも長く設定する。この点について図９を用いて説明する。

50

【 0 0 6 6 】

まず、図 9 に示すように、ゲートパルス $G P 2 1$ がアクティブ化した後に、水平走査期間 $H 2 1$ (映像データ $D 2 1$ に対応するプラス極性のデータ信号電位がデータ信号線 S に出力される期間) が開始し、ゲートパルス $G P 2 1$ が非アクティブ化して時間 t が経過した後に、水平走査期間 $H 2 1$ が終了する。

【 0 0 6 7 】

また、ゲートパルス $G P 2 1$ が非アクティブ化するのと同時にゲートパルス $G P 2 3$ がアクティブ化し、その後、水平走査期間 $H 2 3$ (映像データ $D 2 3$ に対応するプラス極性のデータ信号電位がデータ信号線 S に出力される期間) が開始し、ゲートパルス $G P 2 3$ が非アクティブ化して時間 $T (> t)$ が経過した後に、水平走査期間 $H 2 3$ が終了し、これと同時に、ダミー走査期間 $H X$ が開始する。

【 0 0 6 8 】

ここで、ゲートパルス $G P 2 3$ が非アクティブ化しても、寄生抵抗や寄生容量に起因して、走査信号線 $G 2 3$ の電位 $G V 2 3$ は急峻に立ち下らず、鈍りながら降下する。すなわち、ゲートパルス $G P 2 3$ が非アクティブ化した後も暫く(鈍り期間)は、走査信号線 $G 2 3$ に繋がる画素 $P 2 3$ の $T F T$ が $O N$ 状態になっている。

【 0 0 6 9 】

そこで、ゲートパルス $G P 2 3$ が非アクティブ化してからダミー走査期間 $H X$ (ダミーデータ $D A$ に対応するマイナス極性のダミー信号電位がデータ信号線 S に出力される期間) の開始までの時間 T を、 t よりも長く設定しておく(すなわち、水平走査期間 $H 2 3$ を延長する)ことで、走査信号線 $G 2 3$ の電位 $G V 2 3$ の鈍り期間(その大部分)を水平走査期間 $H 2 3$ に含めることができる。これにより、水平走査期間 $H 2 3$ に画素 $P 2 3$ に書き込まれたプラス電荷がダミー走査期間 $H X$ の開始によって放電してしまう現象を抑制することができ、従来の表示で問題となっていた黒っぽい横縞(図 20 参照)を低減することができる。

【 0 0 7 0 】

〔実施の形態 2〕

実施の形態 2 にかかる液晶表示装置(例えば、ノーマリブラックモード)の表示部には、図 11 に示すように、走査信号線($G 1 \sim G 1080$)と、走査信号線と平行な保持容量配線($C S 1 \sim C S 1081$)とが設けられ、1画素に、列方向(データ信号線の延伸方向)に並ぶ 2 つの副画素が設けられ、1つの副画素に 1 つの画素電極が設けられている。また、列方向に隣接する 2 つの画素の間隙に対応して 1 本の保持容量配線が設けられ、この 1 本の保持容量配線は、上記 2 つの画素の一方に設けられた画素電極の 1 つおよび他方に設けられた画素電極の 1 つそれぞれと容量を形成している。

【 0 0 7 1 】

すなわち、画素列内の i 番目の画素を画素 $P i$ とすれば、画素列の両側に $C S 1$ および $C S 1081$ が設けられ、画素 $P i$ (i は $1 \sim 1079$ の整数)と画素 $P (i + 1)$ の間隙に対応して 1 本の保持容量配線 $C S (i + 1)$ が設けられる。また、画素 $P i$ (i は $1 \sim 1080$ の整数)は、トランジスタを介して走査信号線 $G i$ とデータ信号線 $S L$ とに接続される画素電極を 2 個有し、一方の画素電極が保持容量配線 $C S i$ と保持容量を形成し、他方の画素電極が保持容量配線 $C S (i + 1)$ と保持容量を形成している。

【 0 0 7 2 】

例えば、画素列の一方側(上流側)に保持容量配線 $C S 1$ が設けられ、画素 $P 1$ と画素 $P 2$ の間隙に対応して保持容量配線 $C S 2$ が設けられ、画素 $P 2$ と画素 $P 3$ の間隙に対応して保持容量配線 $C S 3$ が設けられる。画素 $P 1$ は、トランジスタを介して走査信号線 $G 1$ とデータ信号線 $S L$ とに接続される画素電極を 2 個有し、一方の画素電極が保持容量配線 $C S 1$ と保持容量を形成し、他方の画素電極が保持容量配線 $C S 2$ と保持容量を形成している。また、画素 $P 2$ は、トランジスタを介して走査信号線 $G 2$ とデータ信号線 $S L$ とに接続される画素電極を 2 個有し、一方の画素電極が保持容量配線 $C S 2$ と保持容量を形成し、他方の画素電極が保持容量配線 $C S 3$ と保持容量を形成している。

【 0 0 7 3 】

まず、実施の形態 2 にかかる液晶表示装置では、データ信号線 S および走査信号線 G 1 ~ G 1 0 8 0 の駆動、並びに水平走査期間およびダミー走査期間の設定を、図 8・図 9 に示した形態と同一とする。

【 0 0 7 4 】

以下に、CS 駆動回路 (CS ドライバ) が保持容量配線 CS_i (i は 1 ~ 1 0 8 0 の整数) に供給する保持容量配線信号 SCS_i について、図 1 2 ~ 図 1 4 を用いて説明する。図 1 2・図 1 3 に示すように、保持容量配線信号 $SCS_1 \sim SCS_{1081}$ は、1 4 相 (保持容量配線信号 SCS_1 に代表される第 1 相、 SCS_2 に代表される第 2 相、 SCS_3 に代表される第 3 相、 SCS_4 に代表される第 4 相、 SCS_5 に代表される第 5 相、 SCS_6 に代表される第 6 相、 SCS_7 に代表される第 7 相、 SCS_8 に代表される第 8 相、 SCS_9 に代表される第 9 相、 SCS_{10} に代表される第 1 0 相、 SCS_{11} に代表される第 1 1 相、 SCS_{12} に代表される第 1 2 相、 SCS_{13} に代表される第 1 3 相、 SCS_{14} に代表される第 1 4 相) の波形のいずれかをとり。

【 0 0 7 5 】

ここで、各相は同一周期 (High レベルが 7 H 続く第 1 区と、Low レベルが 7 H 続く第 2 区とからなる 1 4 H 周期) となっており、 SCS_2 に代表される第 2 相は、 SCS_1 に代表される第 1 相よりも半周期分 (7 H) 位相が遅れ、任意の奇数番目の相とその次の奇数番目の相とでは、後者が前者よりも 1 H 位相が遅れ、任意の偶数番目の相とその次の偶数番目の相とでは、後者が前者よりも 1 H 位相が遅れている。例えば、保持容量配線信号 SCS_3 に代表される第 3 相は SCS_1 に代表される第 1 相よりも 1 H だけ位相が遅れ、 SCS_4 に代表される第 4 相は SCS_2 に代表される第 2 相よりも 1 H だけ位相が遅れている。

【 0 0 7 6 】

そして、 j を 0 ~ 3 8 の整数、 k を 0 ~ 3 8 の整数として、保持容量配線信号 $SCS(28j + 1)$ および $SCS(28k + 16)$ は第 1 相、 j を 0 ~ 3 8 の整数、 k を 0 ~ 3 8 の整数として、保持容量配線信号 $SCS(28j + 2)$ および $SCS(28k + 15)$ は第 2 相となっている。また、 j を 0 ~ 3 8 の整数、 k を 0 ~ 3 7 の整数 (以下同様) として、保持容量配線信号 $SCS(28j + 3)$ および $SCS(28k + 18)$ は第 3 相、保持容量配線信号 $SCS(28j + 4)$ および $SCS(28k + 17)$ は第 4 相、保持容量配線信号 $SCS(28j + 5)$ および $SCS(28k + 20)$ は第 5 相、保持容量配線信号 $SCS(28j + 6)$ および $SCS(28k + 19)$ は第 6 相、保持容量配線信号 $SCS(28j + 7)$ および $SCS(28k + 22)$ は第 7 相、保持容量配線信号 $SCS(28j + 8)$ および $SCS(28k + 21)$ は第 8 相、保持容量配線信号 $SCS(28j + 9)$ および $SCS(28k + 24)$ は第 9 相、保持容量配線信号 $SCS(28j + 10)$ および $SCS(28k + 23)$ は第 1 0 相、保持容量配線信号 $SCS(28j + 11)$ および $SCS(28k + 26)$ は第 1 1 相、保持容量配線信号 $SCS(28j + 12)$ および $SCS(28k + 25)$ は第 1 2 相、保持容量配線信号 $SCS(28j + 13)$ および $SCS(28k + 28)$ は第 1 3 相、保持容量配線信号 $SCS(28j + 14)$ および $SCS(28k + 27)$ は第 1 4 相となっている。

【 0 0 7 7 】

なお、図 1 4 に示すように、第 1 相 ~ 第 1 4 相の保持容量配線信号がそれぞれ、保持容量配線幹配線 $M_1 \sim M_{14}$ に入力され、 j を 0 ~ 3 8 の整数、 k を 0 ~ 3 8 の整数として、保持容量配線 $CS(28j + 1)$ および $CS(28k + 16)$ は保持容量幹配線 M_1 、 j を 0 ~ 3 8 の整数、 k を 0 ~ 3 8 の整数として、保持容量配線 $CS(28j + 2)$ および $CS(28k + 15)$ は保持容量幹配線 M_2 に接続されている。また、 j を 0 ~ 3 8 の整数、 k を 0 ~ 3 7 の整数 (以下同様) として、保持容量配線 $CS(28j + 3)$ および $CS(28k + 18)$ は保持容量幹配線 M_3 、保持容量配線 $CS(28j + 4)$ および $CS(28k + 17)$ は保持容量幹配線 M_4 、保持容量配線 $CS(28j + 5)$ および $CS(28k + 20)$ は保持容量幹配線 M_5 、保持容量配線 $CS(28j + 6)$ および $CS(28k + 19)$ は保持容量幹配線 M_6 、保持容量配線 $CS(28j + 7)$ および $CS(28k + 22)$ は保持容量幹配線 M_7 、保持容量配線 $CS(28j + 8)$ および $CS(28k + 21)$ は保持容量幹配線 M_8 、保持容量配線 $CS(28j + 9)$ および $CS(28k + 24)$ は保持容量幹配線 M_9 、保持容量配線 $CS(28j + 10)$ および $CS(28k + 23)$ は保持容量幹配線 M_{10} 、保持容量配線 $CS(28j + 11)$ および $CS(28k + 26)$ は保持容量幹配線 M_{11} 、保持容量配線 $CS(28j + 12)$ および $CS(28k + 25)$ は保持容量幹配線 M_{12} 、保持容量配線 $CS(28j + 13)$ および $CS(28k + 28)$ は保持容量幹配線 M_{13} 、保持容量配線 $CS(28j + 14)$ および $CS(28k + 27)$ は保持容量幹配線 M_{14} に入力されている。

28k + 19) は保持容量幹配線 M6、保持容量配線 CS(28j + 7) および CS(28k + 22) は保持容量幹配線 M7、保持容量配線 CS(28j + 8) および CS(28k + 21) は保持容量幹配線 M8、保持容量配線 CS(28j + 9) および CS(28k + 24) は保持容量幹配線 M9、保持容量配線 CS(28j + 10) および CS(28k + 23) は保持容量幹配線 M10、保持容量配線 CS(28j + 11) および CS(28k + 26) は保持容量幹配線 M11、保持容量配線 CS(28j + 12) および CS(28k + 25) は保持容量幹配線 M12、保持容量配線 CS(28j + 13) および CS(28k + 28) は保持容量幹配線 M13、保持容量配線 CS(28j + 14) および CS(28k + 27) は保持容量幹配線 M14 に接続されている。

【0078】

10

保持容量配線信号 SCS1 ~ SCS1081 の波形は以上のとおりであり、さらに本液晶表示装置では、図13に示すように、保持容量配線信号 SCS1 (第1相) は、走査信号線 G1 に対応する水平走査期間 H1 に「L」レベルで、水平走査期間 H1 終了時から 1H 経過したタイミングで「L」→「H」にレベルシフトし、保持容量配線信号 SCS2 (第2相) は、走査信号線 G1 に対応する水平走査期間 H1 に「H」レベルで、水平走査期間 H1 終了時から 1H 経過したタイミングで「H」→「L」にレベルシフトするように設定されている。

【0079】

20

ここで、画素 P1 の 2 つの副画素の一方には保持容量配線 CS1 と保持容量を形成する画素電極が含まれるとともに、他方には保持容量配線 CS2 と保持容量を形成する画素電極が含まれ、かつこれら 2 つの画素電極には水平走査期間 H1 にプラスの信号電位が供給されているが、保持容量配線信号 SCS1 が「L」→「H」にレベルシフトするのに伴って保持容量配線 CS1 と保持容量を形成する画素電極の電位が上昇し、保持容量配線信号 SCS2 が「H」→「L」にレベルシフトするのに伴って保持容量配線 CS2 と保持容量を形成する画素電極の電位が下降する。これにより、図15に示すように、保持容量配線 CS1 と保持容量を形成する画素電極を含む副画素を「明副画素」、保持容量配線 CS2 と保持容量を形成する画素電極を含む副画素を「暗副画素」とすることができ、これら明・暗副画素によって中間調を表示することができる。

【0080】

30

また、保持容量配線信号 SCS1・SCS2 (第1および第2相) が上記のように設定されているため、保持容量配線信号 SCS2 (第2相) は、走査信号線 G2 に対応する水平走査期間 H2 に「H」レベルで、水平走査期間 H2 終了時から 1H 経過したタイミングで「H」→「L」にレベルシフトし、保持容量配線信号 SCS3 (第3相) は、走査信号線 G2 に対応する水平走査期間 H2 に「L」レベルで、水平走査期間 H2 終了時から 2H 経過したタイミングで「L」→「H」にレベルシフトする。

【0081】

40

ここで、画素 P2 の 2 つの副画素の一方には保持容量配線 CS2 と保持容量を形成する画素電極が含まれるとともに、他方には保持容量配線 CS3 と保持容量を形成する画素電極が含まれ、かつこれら 2 つの画素電極には水平走査期間 H2 にマイナスの信号電位が供給されているが、保持容量配線信号 SCS2 が「H」→「L」にレベルシフトするのに伴って保持容量配線 CS2 と保持容量を形成する画素電極の電位が下降し、保持容量配線信号 SCS3 が「L」→「H」にレベルシフトするのに伴って保持容量配線 CS3 と保持容量を形成する画素電極の電位が上昇する。これにより、図15に示すように、保持容量配線 CS2 と保持容量を形成する画素電極を含む副画素を「明副画素」、保持容量配線 CS3 と保持容量を形成する画素電極を含む副画素を「暗副画素」とすることができ、これら明・暗副画素によって中間調を表示することができる。

【0082】

50

また、保持容量配線信号 SCS1・SCS2 (第1および第2相) が上記のように設定されているため、保持容量配線信号 SCS3 (第3相) は、走査信号線 G3 に対応する水平走査期間 H3 に「L」レベルで、水平走査期間 H3 終了時から 1H 経過したタイミング

で「L」→「H」にレベルシフトし、保持容量配線信号SCS4（第4相）は、走査信号線G3に対応する水平走査期間H3に「H」レベルで、水平走査期間H3終了時から1H経過したタイミングで「H」→「L」にレベルシフトする。

【0083】

ここで、画素P1の2つの副画素の一方には保持容量配線CS3と保持容量を形成する画素電極が含まれるとともに、他方には保持容量配線CS4と保持容量を形成する画素電極が含まれ、かつこれら2つの画素電極には水平走査期間H3にプラスの信号電位が供給されているが、保持容量配線信号SCS3が「L」→「H」にレベルシフトするのに伴って保持容量配線CS3と保持容量を形成する画素電極の電位が上昇し、保持容量配線信号SCS4が「H」→「L」にレベルシフトするのに伴って保持容量配線CS4と保持容量を形成する画素電極の電位が下降する。これにより、図15に示すように、保持容量配線CS3と保持容量を形成する画素電極を含む副画素を「明副画素」、保持容量配線CS4と保持容量を形成する画素電極を含む副画素を「暗副画素」とすることができ、これら明・暗副画素によって中間調を表示することができる。

10

【0084】

本液晶表示装置によれば、図15に示すように、1画素内の2つの副画素を「明副画素」および「暗副画素」として中間調を表示することができるため、視野角特性を高めることができる。さらに、1つの画素列において、明副画素と暗副画素とが交互に並ぶ状態（市松状）とすることができるため、ざらつき感の少ないなめらかな表示が可能となる。

20

【0085】

図16は、実施の形態1にかかる液晶表示装置の一構成例を示すブロック図である。同図に示されるように、本液晶表示装置は、表示部（液晶パネル）と、ソースドライバと、ゲートドライバと、バックライトと、バックライト駆動回路と、表示制御回路とを備えている。ソースドライバはデータ信号線を駆動し、ゲートドライバは走査信号線を駆動し、表示制御回路は、ソースドライバ、ゲートドライバおよびバックライト駆動回路を制御する。

【0086】

表示制御回路は、外部の信号源（例えばチューナ）から、表示すべき画像を表すデジタルビデオ信号Dvと、当該デジタルビデオ信号Dvに対応する水平同期信号HSYおよび垂直同期信号VSYと、表示動作を制御するための制御信号Dcとを受け取る。また、表示制御回路は、受け取ったこれらの信号Dv、HSY、VSY、Dcに基づき、そのデジタルビデオ信号Dvの表す画像を表示部に表示させるための信号として、データスタートパルス信号SSPと、データクロック信号SCKと、表示すべき画像を表すデジタル画像信号DA（ビデオ信号Dvに対応する信号）と、ゲートスタートパルス信号GSPと、ゲートクロック信号GCKと、ゲートドライバ出力制御信号（走査信号出力制御信号）GOEと、データ信号線に供給する信号電位の極性を制御する極性反転信号POLと、水平走査期間およびダミー走査期間を規定するラッチストロブ信号LSとを生成し、これらを出力する。

30

【0087】

より詳しくは、ビデオ信号Dvを内部メモリで必要に応じてタイミング調整等を行った後に、デジタル画像信号DAとして表示制御回路から出力し、そのデジタル画像信号DAの表す画像の各画素に対応するパルスからなる信号としてデータクロック信号SCKを生成し、水平同期信号HSYに基づき1水平走査期間毎に所定期間だけハイレベル（Hレベル）となる信号としてデータスタートパルス信号SSPを生成し、垂直同期信号VSYに基づき1フレーム期間（1垂直走査期間）毎に所定期間だけHレベルとなる信号としてゲートスタートパルス信号GSPを生成し、水平同期信号HSYに基づきゲートクロック信号GCKを生成し、水平同期信号HSYおよび制御信号Dcに基づきゲートドライバ出力制御信号GOEを生成する。

40

【0088】

上記のようにして表示制御回路において生成された信号のうち、デジタル画像信号DA

50

、極性反転信号 P O L、データスタートパルス信号 S S P、およびデータクロック信号 S C K は、ソースドライバに入力され、ゲートスタートパルス信号 G S P とゲートクロック信号 G C K とゲートドライバ出力制御信号 G O E とは、ゲートドライバに入力される。

【 0 0 8 9 】

ソースドライバは、デジタル画像信号 D A、データクロック信号 S C K、データスタートパルス信号 S S P、ラッチストロープ信号 L S、および極性反転信号 P O L に基づき、デジタル画像信号 D A の表す画像の各走査信号線における画素値に相当するアナログ電位としてのデータ信号を 1 水平走査期間毎に順次生成し、これらのデータ信号をデータ信号線 S に出力する。

【 0 0 9 0 】

ゲートドライバは、ゲートスタートパルス信号 G S P およびゲートクロック信号 G C K と、ゲートドライバ出力制御信号 G O E とに基づき、走査信号を生成し、これらを走査信号線に出力し、これによって走査信号線を選択的に駆動する。

【 0 0 9 1 】

上記のようにソースドライバおよびゲートドライバにより表示部（液晶パネル）のデータ信号線および走査信号線が駆動されることで、選択された走査信号線に接続された T F T を介して、データ信号線から画素電極に信号電位が書き込まれる。これにより各画素の液晶層にデジタル画像信号 D A に応じた電圧が印加され、その電圧印加によってバックライトからの光の透過量が制御され、デジタルビデオ信号 D v の示す画像が画素に表示される。

【 0 0 9 2 】

液晶表示装置 8 0 0 でテレビジョン放送に基づく画像を表示する場合には、図 1 7 に示すように、液晶表示装置 8 0 0 にチューナ部 9 0 が接続され、これによって本テレビジョン受像機 6 0 1 が構成される。このチューナ部 9 0 は、アンテナ（不図示）で受信した受信波（高周波信号）の中から受信すべきチャンネルの信号を抜き出して中間周波信号に変換し、この中間周波数信号を検波することによってテレビジョン信号としての複合カラー映像信号 S c v を取り出す。この複合カラー映像信号 S c v は、既述のように液晶表示装置 8 0 0 に入力され、この複合カラー映像信号 S c v に基づく画像が該液晶表示装置 8 0 0 によって表示される。

【 0 0 9 3 】

本願でいう電位の極性とは、その電位が基準となる電位以上なのか以下なのかを示すものであり、プラス極性の電位とは基準となる電位以上の電位を、マイナス極性とは基準となる電位以下の電位を意味する。ここで、基準となる電位は、共通電極（対向電極）の電位である V c o m（コモン電位）であってもその他任意の電位であってよい。

【 0 0 9 4 】

本発明は上述した各実施形態に限定されるものではなく、請求項に示した範囲で種々の変更が可能であり、異なる実施形態にそれぞれ開示された技術的手段を適宜組み合わせ得られる実施形態についても本発明の技術的範囲に含まれる。

【産業上の利用可能性】

【 0 0 9 5 】

本発明の液晶表示装置は、例えば液晶テレビに好適である。

【符号の説明】

【 0 0 9 6 】

G 1 ~ G 1 0 8 0 走査信号線

B 1 ~ B 3 ブロック

P 1 ~ P 1 0 8 0 画素

D 映像データ

H 水平走査期間

H X H x 第 1 ダミー走査期間

H Y H y 第 2 ダミー走査期間

10

20

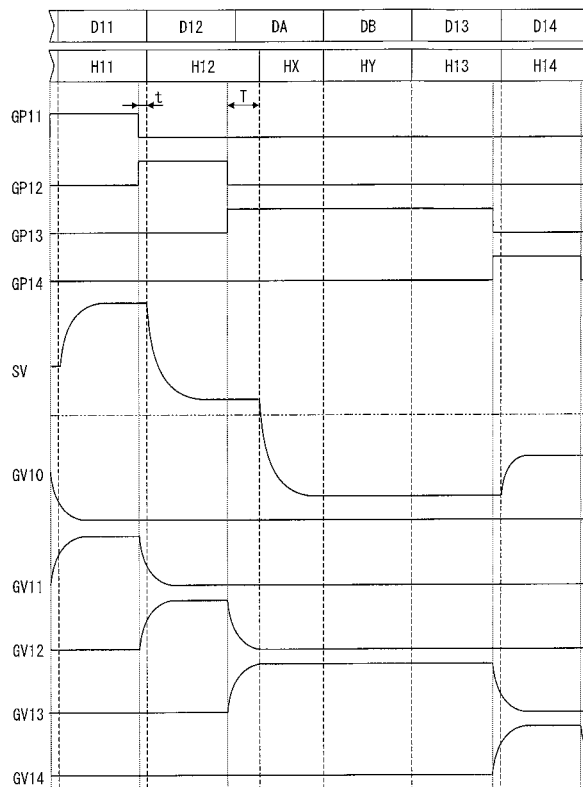
30

40

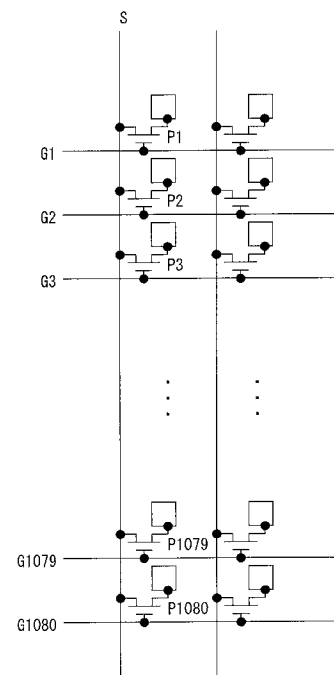
50

S データ信号線
 C S 1 ~ 1 0 8 1 保持容量配線
 6 0 1 テレビジョン受像機
 8 0 0 液晶表示装置

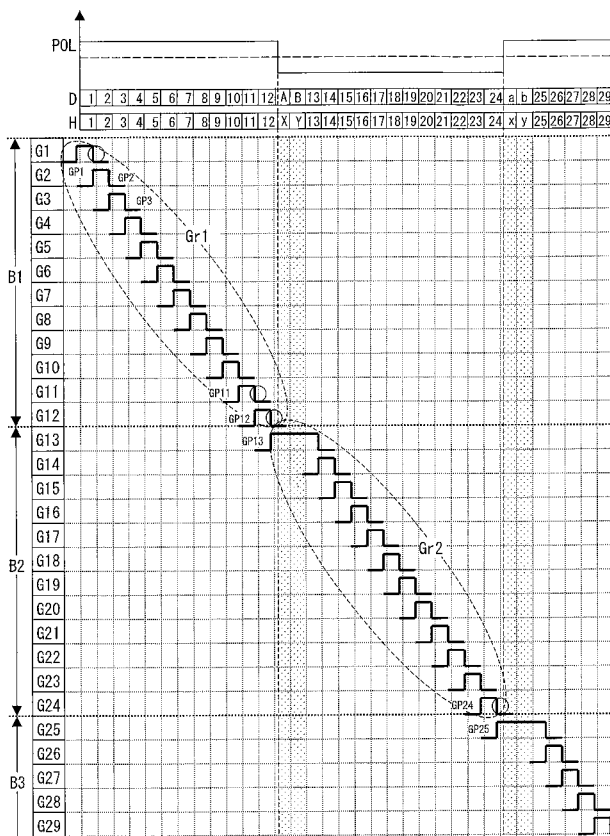
【図 1】



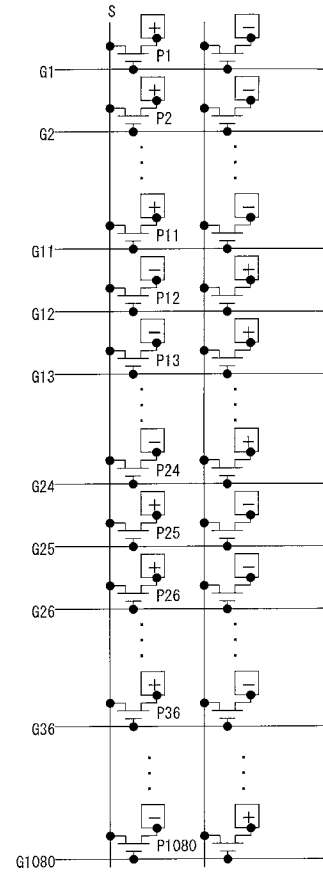
【図 2】



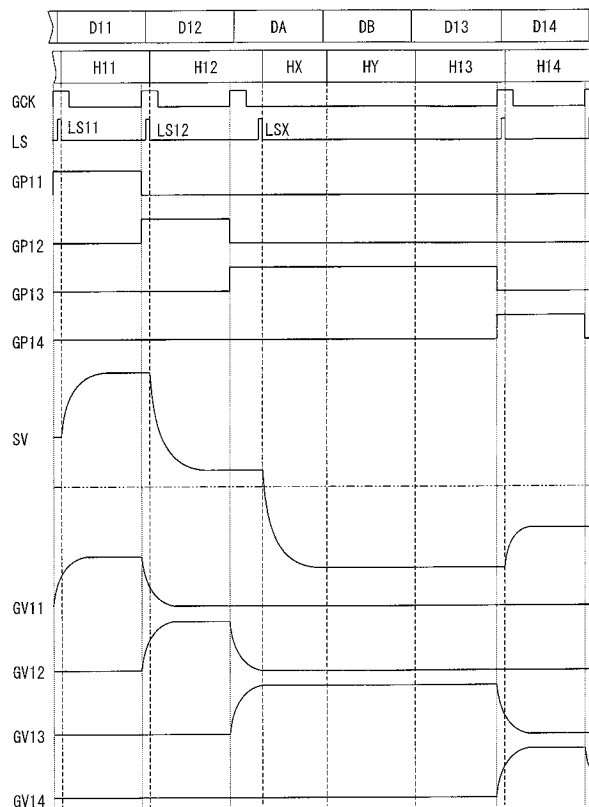
【図 3】



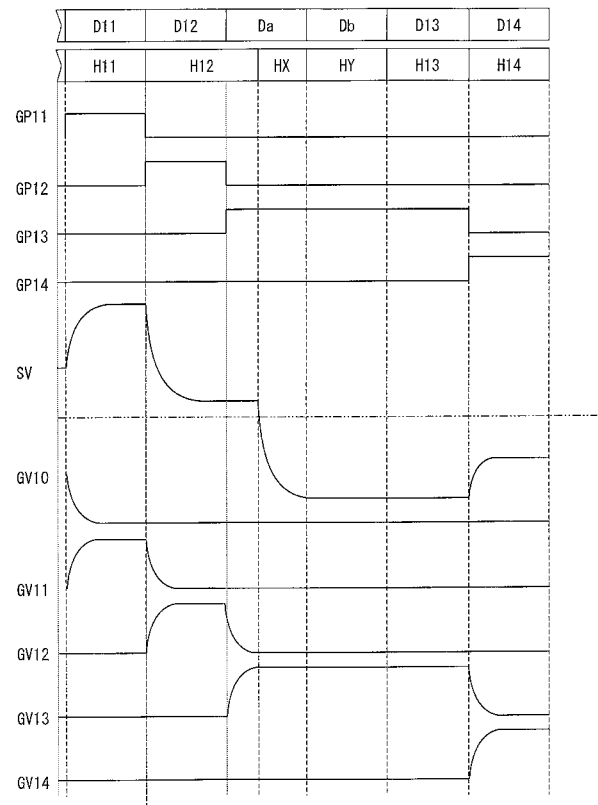
【図 4】



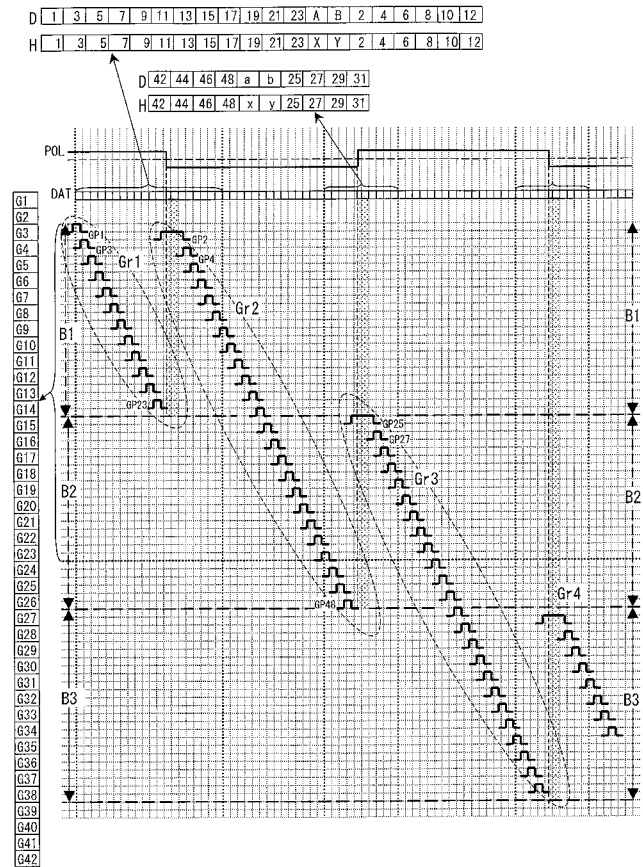
【図 5】



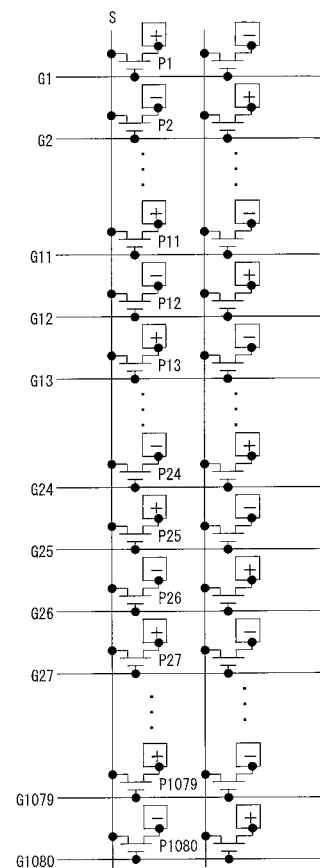
【図 6】



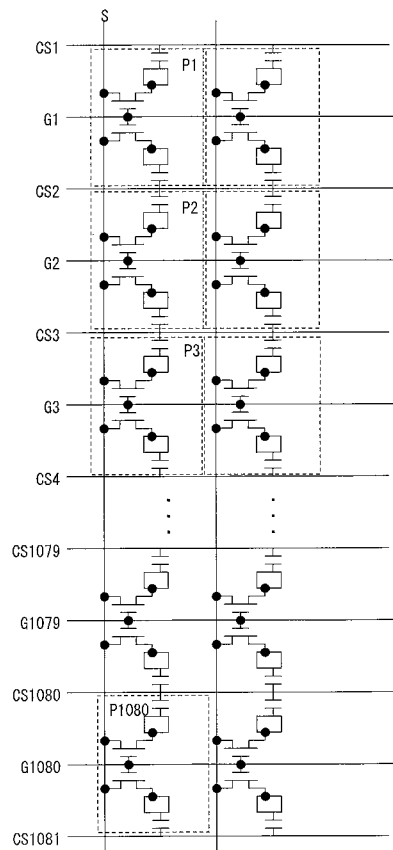
【 図 8 】



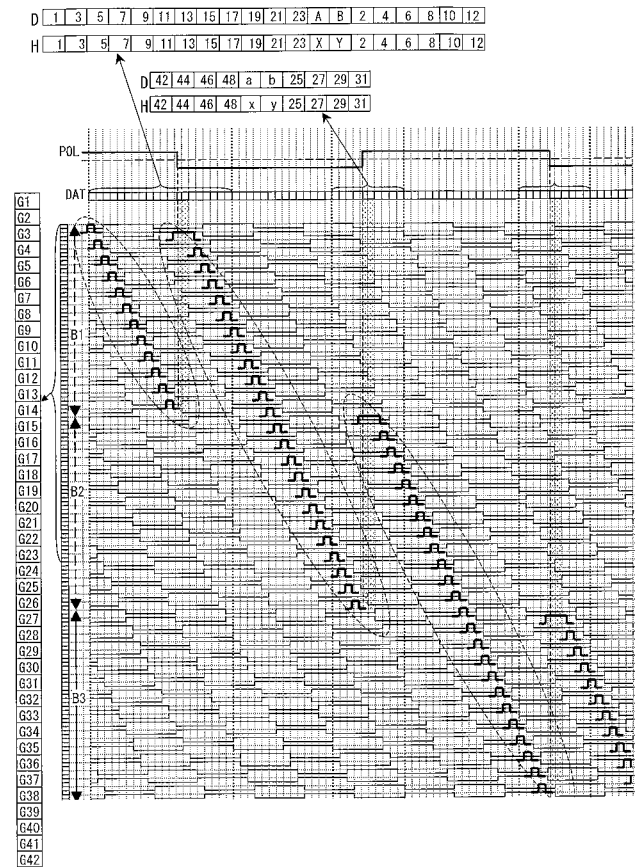
【 ㊦ 1 0 】



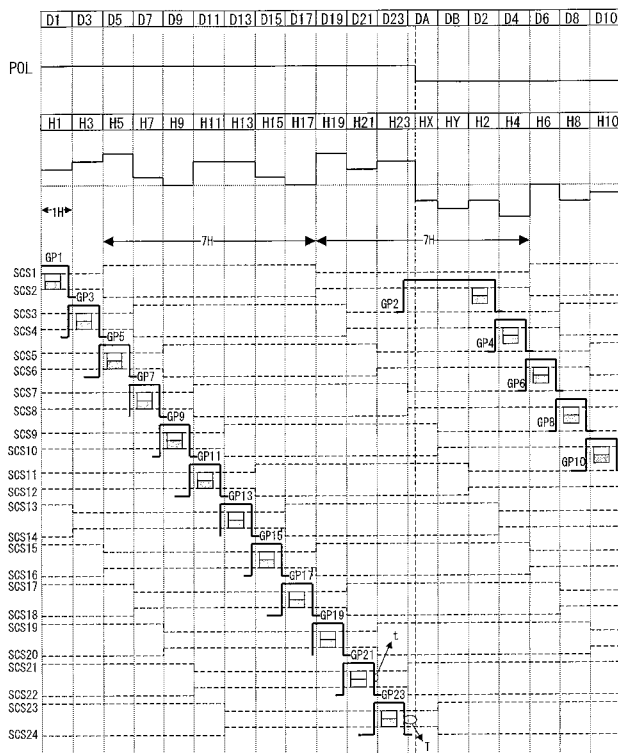
【図 1 1】



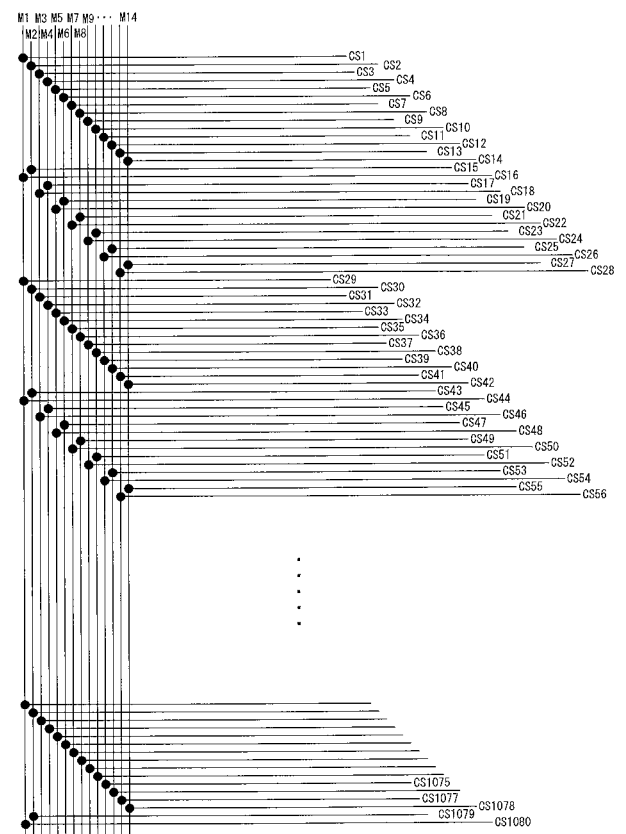
【図 1 2】



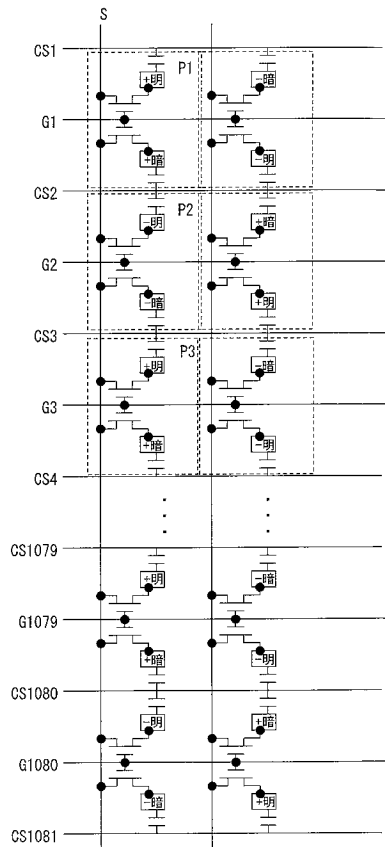
【図 1 3】



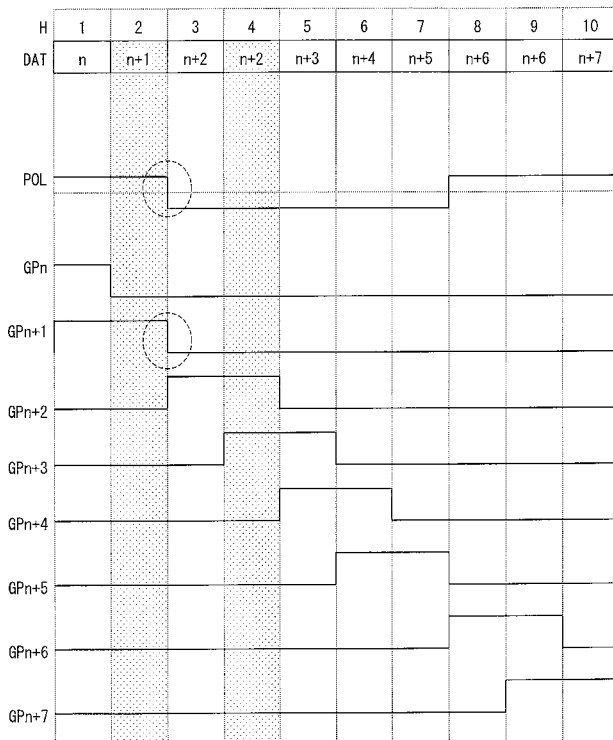
【図 1 4】



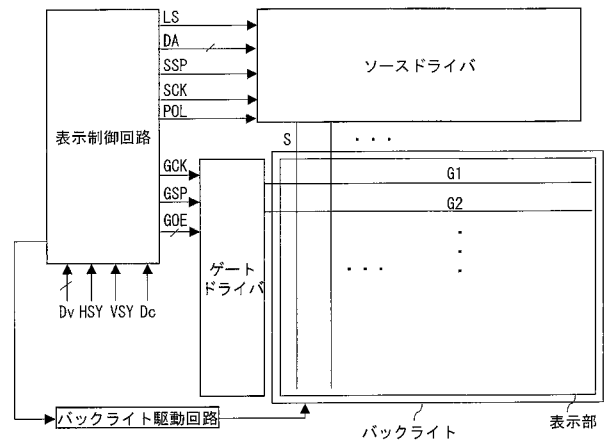
【図 15】



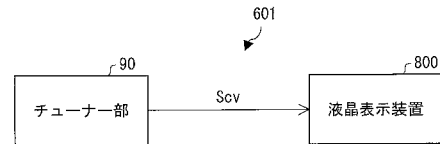
【図 18】



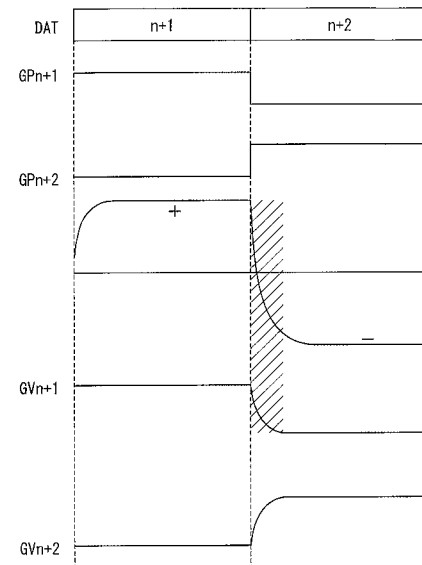
【図 16】



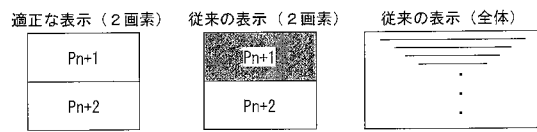
【図 17】



【図 19】



【図 20】



【 国際調査報告 】

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2009/063277

A. CLASSIFICATION OF SUBJECT MATTER

G09G3/36(2006.01)i, G02F1/133(2006.01)i, G09G3/20(2006.01)i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G09G3/00-3/38, G02F1/133

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2009
Kokai Jitsuyo Shinan Koho	1971-2009	Toroku Jitsuyo Shinan Koho	1994-2009

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2006-53428 A (Toshiba Matsushita Display Technology Co., Ltd.), 23 February 2006 (23.02.2006), entire text; fig. 1 to 3 & US 2006/0033696 A1 & KR 10-2006-0050419 A	1-26
A	JP 2006-284823 A (Optrex Corp.), 19 October 2006 (19.10.2006), entire text; fig. 1 to 5 (Family: none)	1-26
A	JP 8-87000 A (Canon Inc.), 02 April 1996 (02.04.1996), entire text; fig. 1 to 20 (Family: none)	1-26

☐ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
14 October, 2009 (14.10.09)Date of mailing of the international search report
27 October, 2009 (27.10.09)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

国際調査報告		国際出願番号 PCT/JP2009/063277									
A. 発明の属する分野の分類（国際特許分類（IPC）） Int.Cl. G09G3/36(2006.01)i, G02F1/133(2006.01)i, G09G3/20(2006.01)i											
B. 調査を行った分野 調査を行った最小限資料（国際特許分類（IPC）） Int.Cl. G09G3/00-3/38, G02F1/133											
最小限資料以外の資料で調査を行った分野に含まれるもの <table border="0"> <tr> <td>日本国実用新案公報</td> <td>1922-1996年</td> </tr> <tr> <td>日本国公開実用新案公報</td> <td>1971-2009年</td> </tr> <tr> <td>日本国実用新案登録公報</td> <td>1996-2009年</td> </tr> <tr> <td>日本国登録実用新案公報</td> <td>1994-2009年</td> </tr> </table>				日本国実用新案公報	1922-1996年	日本国公開実用新案公報	1971-2009年	日本国実用新案登録公報	1996-2009年	日本国登録実用新案公報	1994-2009年
日本国実用新案公報	1922-1996年										
日本国公開実用新案公報	1971-2009年										
日本国実用新案登録公報	1996-2009年										
日本国登録実用新案公報	1994-2009年										
国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）											
C. 関連すると認められる文献											
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号									
A	JP 2006-53428 A（東芝松下ディスプレイテクノロジー株式会社）2006.02.23, 全文, 図1-3 & US 2006/0033696 A1 & KR 10-2006-0050419 A	1-26									
A	JP 2006-284823 A（オプトレックス株式会社）2006.10.19, 全文, 図1-5 (ファミリーなし)	1-26									
☒ C欄の続きにも文献が列挙されている。 ☐ パテントファミリーに関する別紙を参照。											
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す） 「O」口頭による開示、使用、展示等に言及する文献 「P」国際出願日前で、かつ優先権の主張の基礎となる出願日の後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」同一パテントファミリー文献											
国際調査を完了した日 14.10.2009		国際調査報告の発送日 27.10.2009									
国際調査機関の名称及びあて先 日本国特許庁（ISA/JP） 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官（権限のある職員） 中村 直行	2G 9214								
		電話番号 03-3581-1101 内線 3226									

国際調査報告		国際出願番号 PCT/J P 2 0 0 9 / 0 6 3 2 7 7
C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 8-87000 A (キヤノン株式会社) 1996.04.02, 全文, 図1-20 (ファミリーなし)	1-26

フロントページの続き

(51) Int.Cl.

F I

テーマコード (参考)

G 0 9 G	3/20	6 2 2 Z
G 0 9 G	3/20	6 1 1 J
G 0 9 G	3/20	6 2 2 D
G 0 9 G	3/20	6 2 3 D
G 0 9 G	3/20	6 2 3 U
G 0 2 F	1/133	5 2 5
G 0 2 F	1/133	5 5 0

(81)指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

Fターム(参考) 2H193 ZA04 ZB02 ZB03 ZB14 ZC05 ZC20 ZC22 ZC24 ZF11 ZF22
ZF33
5C006 AC24 AC26 AF42 AF50 AF59 AF71 BB16 BC03 BC06 BC11
BC22 BF04 FA22
5C080 AA10 BB05 DD01 FF07 FF11 GG08 JJ01 JJ02 JJ03 JJ04

(注) この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	液晶显示装置，液晶显示装置的驱动方法，电视接收机		
公开(公告)号	JPWO2010038535A1	公开(公告)日	2012-03-01
申请号	JP2010531783	申请日	2009-07-24
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
[标]发明人	入江健太郎 下敷領文一 川端雅江		
发明人	入江 健太郎 下敷領 文一 川端 雅江		
IPC分类号	G09G3/36 G09G3/20 G02F1/133		
CPC分类号	G09G3/3614 G09G2310/0205 G09G2310/0248 G09G2310/04 G09G2320/0209 G09G2320/0219		
FI分类号	G09G3/36 G09G3/20.621.B G09G3/20.622.Q G09G3/20.623.G G09G3/20.624.B G09G3/20.622.Z G09G3/20.611.J G09G3/20.622.D G09G3/20.623.D G09G3/20.623.U G02F1/133.525 G02F1/133.550		
F-TERM分类号	2H193/ZA04 2H193/ZB02 2H193/ZB03 2H193/ZB14 2H193/ZC05 2H193/ZC20 2H193/ZC22 2H193/ZC24 2H193/ZF11 2H193/ZF22 2H193/ZF33 5C006/AC24 5C006/AC26 5C006/AF42 5C006/AF50 5C006/AF59 5C006/AF71 5C006/BB16 5C006/BC03 5C006/BC06 5C006/BC11 5C006/BC22 5C006/BF04 5C006/FA22 5C080/AA10 5C080/BB05 5C080/DD01 5C080/FF07 5C080/FF11 5C080/GG08 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/JJ04		
优先权	2008258724 2008-10-03 JP		
其他公开文献	JP5064567B2		
外部链接	Espacenet		

摘要(译)

依次选择各自包括多条扫描信号线的多个组；一组（第一组）顺序选择的组中的数据信号电位的极性设置为与两组中的另一组（第二组）的数据信号电位的极性不同；在（i）对应于第一组中最后一次水平扫描的水平扫描周期（H12）和（ii）对应于a的水平扫描周期（H13）之间放置了两个虚拟扫描周期（HX和HY）。第二组中的第一次水平扫描；在虚拟扫描周期中将虚拟信号电势提供给数据信号线。从与第一组中的最后一个水平扫描相对应的扫描脉冲（GP12）变为无效到开始虚拟扫描周期（HX）的时间（T）被设置为比时间（t）长。从对应于连续的两个水平扫描中的一个（H11）的扫描脉冲（GP11）在第一组中变为无效到开始对应于连续的两个水平扫描中的另一个的水平扫描周期（H12）时。这使得可以在数据信号线受到块反转驱动的情况下提高显示质量。

【图1】

