

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号
特許第5745836号
(P5745836)

(45) 発行日 平成27年7月8日 (2015.7.8)

(24) 登録日 平成27年5月15日 (2015.5.15)

(51) Int.Cl.

F I

G O 9 G 3 / 3 6 (2 0 0 6 . 0 1)

G O 9 G 3 / 3 4 (2 0 0 6 . 0 1)

G O 9 G 3 / 2 0 (2 0 0 6 . 0 1)

G O 2 F 1 / 1 3 3 (2 0 0 6 . 0 1)

G O 9 G 3 / 3 6

G O 9 G 3 / 3 4 J

G O 9 G 3 / 2 0 6 1 1 A

G O 9 G 3 / 2 0 6 4 2 B

G O 9 G 3 / 2 0 6 1 2 J

請求項の数 8 (全 17 頁) 最終頁に続く

(21) 出願番号	特願2010-282309 (P2010-282309)	(73) 特許権者	512187343
(22) 出願日	平成22年12月17日 (2010.12.17)		三星ディスプレイ株式会社
(65) 公開番号	特開2012-128376 (P2012-128376A)		S a m s u n g D i s p l a y C o .
(43) 公開日	平成24年7月5日 (2012.7.5)		, L t d .
審査請求日	平成25年10月21日 (2013.10.21)		大韓民国京畿道龍仁市器興区三星二路95
			95, S a m s u n g 2 R o, G i h
			e u n g - G u, Y o n g i n - C i t y
			, G y e o n g g i - D o, K o r e a
		(74) 代理人	110000408
			特許業務法人高橋・林アンドパートナーズ
		(72) 発明者	大石 浩
			神奈川県横浜市鶴見区菅沢町2-7 株式
			会社サムスン横浜研究所内
		審査官	山崎 仁之
			最終頁に続く

(54) 【発明の名称】 表示装置

(57) 【特許請求の範囲】

【請求項1】

複数の液晶画素を有する液晶パネルと複数のデータ駆動部と複数のタイミングコントローラと複数のバックライト部とを備え、

前記複数の液晶画素は、複数のブロックのいずれかに属し、

前記複数のデータ駆動部のそれぞれは、前記複数のいずれかのブロックに対応し、前記ブロックに属する液晶画素の光の透過率を制御し、

前記複数のタイミングコントローラのそれぞれは、前記複数のデータ駆動部のいずれかに対応し、前記対応するデータ駆動部が対応するブロックに表示される部分画像のデータを取得して、前記対応するデータ駆動部が対応するブロックに属する液晶画素の光の透過率を制御するための制御データを前記対応するデータ駆動部に出力し、

前記複数のバックライト部のそれぞれは、前記複数のデータ駆動部のいずれかにより制御される液晶画素を透過させるために発光し、

前記複数のタイミングコントローラのそれぞれは、前記部分画像の輝度分布情報を抽出する輝度分布抽出部と前記バックライト部の発光のレベルに応じて液晶画素の光の透過率を補償する画素補償部とを有し、前記複数のタイミングコントローラは、マスタータイミングコントローラとスレーブタイミングコントローラとからなり、

前記マスタータイミングコントローラは、前記複数のタイミングコントローラの輝度分布情報抽出部により抽出された輝度分布情報に基づいて、前記複数のバックライト部それぞれの発光のレベルを算出し、

前記マスタータイミングコントローラは、

前記スレーブタイミングコントローラに輝度分布情報の要求を送信し、所定の時間内に輝度分布情報の返信がなければ、前記スレーブタイミングコントローラが対応するデータ駆動部により制御される液晶画素を透過させるための前記バックライト部の発光のレベルを最大レベルに設定することを特徴とする表示装置。

【請求項 2】

前記マスタータイミングコントローラは、

前記スレーブタイミングコントローラに輝度分布情報の要求の送信に対応して返信され取得された輝度分布情報にチェックサムエラーがあれば、前記スレーブタイミングコントローラから以前取得された輝度分布情報に基づいて、前記複数のバックライト部それぞれの発光のレベルを算出することを特徴とする請求項 1 に記載の表示装置。

10

【請求項 3】

前記マスタータイミングコントローラは、前記複数のバックライト部それぞれの発光のレベルを時間的に滑らかに変化させることを特徴とする請求項 1 または 2 に記載の表示装置。

【請求項 4】

複数のブロックのいずれかに属する複数の液晶画素を有する液晶パネルと複数のデータ駆動部と複数のタイミングコントローラと複数のバックライト部とを備え、

前記複数のデータ駆動部のそれぞれの、前記複数のいずれかのブロックに対応し、前記複数のタイミングコントローラのそれぞれの、前記複数のデータ駆動部のいずれかに対応し、かつ、対応するデータ駆動部が対応するブロックに表示される部分画像の輝度分布情報を抽出する輝度分布抽出部と前記バックライト部の発光のレベルに応じて液晶画素の光の透過率を補償する画素補償部とを有し、前記複数のタイミングコントローラは、マスタータイミングコントローラとスレーブタイミングコントローラとからなり、

20

前記複数のバックライト部のそれぞれの、前記複数のデータ駆動部のいずれかにより制御される液晶画素を透過させるための光を発光する、

表示装置の制御方法であって、

前記複数のデータ駆動部のそれぞれの、対応するブロックに属する液晶画素の光の透過率をそれぞれ制御し、

前記複数のタイミングコントローラのそれぞれの、対応するデータ駆動部が対応するブロックに表示される部分画像のデータを取得して、前記対応するデータ駆動部が対応するブロックに属する液晶画素の光の透過率を制御するための制御データを前記対応するデータ駆動部に出力し、

30

前記マスタータイミングコントローラは、前記複数のタイミングコントローラの輝度分布情報抽出部により抽出された輝度分布情報に基づいて、前記複数のバックライト部それぞれの発光のレベルを算出し、

前記マスタータイミングコントローラが、前記スレーブタイミングコントローラに輝度分布情報の要求を送信し、所定の時間内に輝度分布情報の返信がなければ、前記スレーブタイミングコントローラが対応するデータ駆動部により制御される液晶画素を透過させるための前記バックライト部の発光のレベルを最高レベルに設定することを含む、表示装置の制御方法。

40

【請求項 5】

前記マスタータイミングコントローラが、前記スレーブタイミングコントローラに輝度分布情報の要求の送信に対応して返信され取得された輝度分布情報にチェックサムエラーがあれば、前記スレーブタイミングコントローラから以前取得された輝度分布情報に基づいて、前記複数のバックライト部それぞれの発光のレベルを算出することを含む、請求項 4 に記載の、表示装置の制御方法。

【請求項 6】

前記マスタータイミングコントローラが、前記複数のバックライト部それぞれの発光のレベルを時間的に滑らかに変化させることを含む、請求項 4 または 5 に記載の、表示装置

50

の制御方法。

【請求項 7】

複数の液晶画素を有する液晶パネルと複数のデータ駆動部と複数のタイミングコントローラと複数のバックライト部とを備え、

前記複数の液晶画素は、複数のブロックのいずれかに属し、

前記複数のデータ駆動部のそれぞれは、前記複数のいずれかのブロックに対応し、前記ブロックに属する液晶画素の光の透過率を制御し、

前記複数のタイミングコントローラのそれぞれは、前記複数のデータ駆動部のいずれかに対応し、前記対応するデータ駆動部が対応するブロックに表示される部分画像のデータを取得して、前記対応するデータ駆動部が対応するブロックに属する液晶画素の光の透過率を制御するための制御データを前記対応するデータ駆動部に出力し、

前記複数のバックライト部のそれぞれは、前記複数のデータ駆動部のいずれかにより制御される液晶画素を透過させるために発光し、

前記複数のタイミングコントローラのそれぞれは、前記部分画像の輝度分布情報を抽出する輝度分布抽出部と前記バックライト部の発光のレベルに応じて液晶画素の光の透過率を補償する画素補償部とを有し、前記複数のタイミングコントローラは、マスタータイミングコントローラとスレーブタイミングコントローラとからなり、

前記マスタータイミングコントローラは、前記複数のタイミングコントローラの輝度分布情報抽出部により抽出された輝度分布情報に基づいて、前記複数のバックライト部それぞれの発光のレベルを算出し、かつ、隣接するバックライト部の発光レベルの相違を所定の範囲内とすることを特徴とする表示装置。

【請求項 8】

複数のブロックのいずれかに属する複数の液晶画素を有する液晶パネルと複数のデータ駆動部と複数のタイミングコントローラと複数のバックライト部とを備え、

前記複数のデータ駆動部のそれぞれは、前記複数のいずれかのブロックに対応し、前記複数のタイミングコントローラのそれぞれは、前記複数のデータ駆動部のいずれかに対応し、かつ、対応するデータ駆動部が対応するブロックに表示される部分画像の輝度分布情報を抽出する輝度分布抽出部と前記バックライト部の発光のレベルに応じて液晶画素の光の透過率を補償する画素補償部とを有し、前記複数のタイミングコントローラは、マスタータイミングコントローラとスレーブタイミングコントローラとからなり、

前記複数のバックライト部のそれぞれは、前記複数のデータ駆動部のいずれかにより制御される液晶画素を透過させるための光を発光する、

表示装置の制御方法であって、

前記複数のデータ駆動部のそれぞれは、対応するブロックに属する液晶画素の光の透過率をそれぞれ制御し、

前記複数のタイミングコントローラのそれぞれは、対応するデータ駆動部が対応するブロックに表示される部分画像のデータを取得して、前記対応するデータ駆動部が対応するブロックに属する液晶画素の光の透過率を制御するための制御データを前記対応するデータ駆動部に出力し、

前記マスタータイミングコントローラは、前記複数のタイミングコントローラの輝度分布情報抽出部により抽出された輝度分布情報に基づいて、前記複数のバックライト部それぞれの発光のレベルを算出し、かつ、隣接するバックライト部の発光レベルの相違を所定の範囲内とすることを含む、表示装置の制御方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、表示装置などに関する。特に、本発明は、液晶パネルを透過する光を生成するバックライトを複数用い、バックライト毎に発光量を調節する表示装置に関する。

【背景技術】

【0002】

映像を表示する装置として、液晶パネルを用いる表示装置が知られている。このような表示装置においては、液晶パネルを透過する光を生成するバックライトが用いられ、液晶パネルの画素毎に光の透過率を調整することにより映像の表示が行なわれる。しかし、液晶を用いる場合に、完全に光を遮断することは困難であるため、映像のコントラストを上げるには困難が生ずる。

【0003】

そこで、バックライトの領域を複数に分割して、領域毎に発光量を調整し、映像のコントラストを上げるための技術として、ローカルディミングが知られている（例えば、特許文献1参照。）。

10

【先行技術文献】

【特許文献】

【0004】

【特許文献1】特開2009-294637号公報

【発明の概要】

【発明が解決しようとする課題】

【0005】

近年、大型の液晶パネルが製造され、1枚の液晶パネルの画素数が飛躍的に増加し高解像度化が進んでいる。このため、液晶パネルの駆動回路の動作周波数が高くなってきている。しかし、高い周波数で動作する駆動回路の設計には困難が伴い、表示装置の製造コストが高くなる傾向にある。

20

【課題を解決するための手段】

【0006】

本発明の一実施形態として、複数の液晶画素を有する液晶パネルと複数のデータ駆動部と複数のタイミングコントローラとを備え、前記複数の液晶画素は、複数のブロックのいずれかに属し、前記複数のデータ駆動部のそれぞれは、前記複数のいずれかのブロックに対応し、前記ブロックに属する液晶画素の光の透過率を制御し、前記複数のタイミングコントローラのそれぞれは、前記複数のデータ駆動部のいずれかに対応し、前記対応するデータ駆動部が対応するブロックに属する液晶画素の光の透過率を制御するための制御データを前記対応するデータ駆動部に出力することを特徴とする表示装置を提供する。

30

【0007】

本発明の一実施形態に係る表示装置は、さらに複数のバックライト部を有し、前記複数のバックライト部のそれぞれは、前記複数のデータ駆動部のいずれかにより制御される液晶画素を透過させるために発光し、前記複数のタイミングコントローラのそれぞれは、前記部分画像の輝度分布情報を抽出する輝度分布抽出部と前記バックライト部の発光のレベルに応じて液晶画素の光の透過率を補償する画素補償部とを有し、前記複数のタイミングコントローラは、マスタータイミングコントローラとスレーブタイミングコントローラとからなり、前記マスタータイミングコントローラは、前記複数のタイミングコントローラの輝度分布情報抽出部により抽出された輝度分布情報に基づいて、前記複数のバックライト部それぞれの発光のレベルを算出してもよい。

40

【0008】

また、本発明の一実施形態に係る表示装置において、前記マスタータイミングコントローラは、前記スレーブタイミングコントローラに輝度分布情報の要求を送信し、所定の時間内に輝度分布情報の返信がなければ、前記スレーブタイミングコントローラが対応するデータ駆動部により制御される液晶画素を透過させるための前記バックライト部の発光のレベルを最大レベルに設定してもよい。

【0009】

また、本発明の一実施形態に係る表示装置において、前記マスタータイミングコントローラは、前記スレーブタイミングコントローラに輝度分布情報の要求の送信に対応して返信され取得された輝度分布情報にチェックサムエラーがあれば、前記スレーブタイミング

50

コントローラから以前取得された輝度分布情報に基づいて、前記複数のバックライト部それぞれの発光のレベルを算出してもよい。

【0010】

また、本発明の一実施形態に係る表示装置において、前記マスタータイミングコントローラは、前記複数のバックライト部それぞれの発光のレベルを時間的に滑らかに変化させてもよい。

【0011】

また、本発明の一実施形態として、複数のブロックのいずれかに属する複数の液晶画素を有する液晶パネルと複数のデータ駆動部と複数のタイミングコントローラとを備え、前記複数のデータ駆動部のそれぞれは、前記複数のいずれかのブロックに対応し、前記複数のタイミングコントローラのそれぞれは、前記複数のデータ駆動部のいずれかに対応している表示装置の制御方法であって、前記複数のデータ駆動部のそれぞれは、対応するブロックに属する液晶画素の光の透過率をそれぞれ制御し、前記複数のタイミングコントローラのそれぞれは、対応するデータ駆動部が対応するブロックに表示される部分画像のデータを取得して、前記対応するデータ駆動部が対応するブロックに属する液晶画素の光の透過率を制御するための制御データを前記対応するデータ駆動部に出力することを含む、表示装置の制御方法を提供する。

【発明の効果】

【0012】

本発明によれば、1枚の液晶パネルの画素数が増加しても駆動回路の動作周波数の増加を防ぐことができる。また、表示処理中にエラーが発生しても、表示に違和感が発生するのを低減することができる。

【図面の簡単な説明】

【0013】

【図1】本発明の一実施形態に係る表示装置の機能ブロック図

【図2】本発明の一実施形態に係るマスタータイミングコントローラの機能ブロック図

【図3】本発明の一実施形態に係るスレーブタイミングコントローラの機能ブロック図

【図4】本発明の一実施形態に係るマスタータイミングコントローラと本発明の一実施形態に係るスレーブタイミングコントローラとにおける処理と通信とのタイミングチャート

【図5】本発明の一実施形態に係るマスタータイミングコントローラの処理のフローチャート

【図6】本発明の一実施形態に係るスレーブタイミングコントローラの処理のフローチャート

【図7】発光レベルが最大レベルに徐々に到達する際の発光レベルの変化の一例を示すグラフ

【発明を実施するための形態】

【0014】

以下に、本発明を実施するための形態について説明する。なお、本発明は以下の説明に限定して解釈されるべきではなく、以下の説明に対して種々の変形を加えても実施することができる。

【0015】

図1は、本発明の一実施形態に係る表示装置の機能ブロック図を示す。図1においては、表示装置は、分配器101と、マスタータイミングコントローラ102と、2つのスレーブタイミングコントローラ103、104と、3つのデータ駆動部105、106、107と、ゲート駆動部108と、液晶パネル109と、バックライト制御部110と、3つのバックライト部111、112、113とを備えている。

【0016】

液晶パネル109は、ゲート駆動部108が駆動するゲート線G1、G2、…、Gnと、それぞれのデータ駆動部105、106、107が駆動するデータ線D1、D2、…、Dmとの交点に対応して、スイッチングトランジスタ（例えば、薄膜トランジスタ）と、

10

20

30

40

50

液晶画素C1cと、ストレージキャパシタCstとを備える。そして、スイッチングトランジスタと液晶画素C1CとストレージキャパシタCstとの組がマトリクス状に配置されている。スイッチングトランジスタのゲート電極はゲート線のいずれかに接続され、ゲート線の電位によりスイッチングトランジスタがオン状態になると、いずれかのデータ線に印加された電位が液晶画素C1cとストレージキャパシタCstとに印加され、液晶画素C1cを透過する光の偏光方向の制御により、液晶画素を透過する光の量が制御される。これにより、画像が生成され表示される。

【0017】

各液晶画素C1cを透過する光は、複数のバックライト部111、112、113それぞれにより生成される。このため、各バックライト部は、光源を有し、対応する領域の液晶画素に均一な光を生成する。例えば各バックライト部は、一または複数の冷陰極管や複数の発光ダイオード(LED)などの光源を有する。光源と液晶との間には、液晶画素それぞれに均一な光を生成するための導光板や光拡散シートが配置される。

10

【0018】

本発明の一実施形態においては、液晶パネル109は複数の領域に分割され、複数の領域それぞれにバックライト部のいずれかが対応している。例えば、データ線D1からDhのh本のデータ線にスイッチングトランジスタを介して接続される液晶画素が属する領域に、バックライト部111が対応し、データ線Dh+1からDiまでの(i-h+1)本のデータ線にスイッチングトランジスタを介して接続される液晶画素が属する領域に、バックライト部112が対応し、データ線DiからDmまでの(m-i+1)本のデータ線にスイッチングトランジスタを介して接続される液晶画素が属する領域に、バックライト部113が対応する。これにより、各領域の液晶画素を透過する光は、各領域に対応するバックライト部により主に生成させることができる。

20

【0019】

例えば、データ線D1からDhのh本のデータ線にスイッチングトランジスタを介して接続される液晶画素が属する領域の裏面に、バックライト部111が発生する光が導入される導光版を配置し、データ線Dh+1からDiまでの(i-h+1)本のデータ線にスイッチングトランジスタを介して接続される液晶画素が属する領域に、バックライト部112が発生する光が導入される導光板を配置し、データ線DiからDmまでの(m-i+1)本のデータ線にスイッチングトランジスタを介して接続される液晶画素が属する領域の裏面に、バックライト部113が発生する光が導入される導光板を配置することができる。これにより、データ線D1からDhのh本のデータ線にスイッチングトランジスタを介して接続される液晶画素の領域を透過する光は、バックライト部111により主に生成させることができ、データ線Dh+1からDiまでの(i-h+1)本のデータ線にスイッチングトランジスタを介して接続される液晶画素が属する領域を透過する光は、バックライト部112により主に生成させることができ、データ線DiからDmまでの(m-i+1)本のデータ線にスイッチングトランジスタを介して接続される液晶画素が属する領域を透過する光は、バックライト部113により主に生成させることができる。

30

【0020】

なお、「主に」という言葉を用いたのは、例えば、データ線DiからDmまでの(m-i+1)本のデータ線にスイッチングトランジスタを介して接続される液晶画素が属する領域を透過する光は、バックライト部112により生成された光のみではなく、他のバックライト部により生成された光の一部も含まれる場合があるからである。

40

【0021】

図1においては、液晶パネル109は3つの領域に分割されているために3つのバックライト部111、112、113が示されている。ただし、本発明はこれに限定されるものではなく、任意の数のバックライト部が用いられてもよい。また、上述の説明においては、液晶パネル109は、データ線の並ぶ方向に分割されると説明を行なった。しかし、本願発明はこれに限定されるものではなく、ゲート線の並ぶ方向に分割されてもよい。例えば、ゲート線G1からGjにスイッチングトランジスタを介して接続される液晶画素が

50

表わす領域と、ゲート線 G_{j+1} から G_n にスイッチングトランジスタを介して接続される液晶画素が表わす領域とに液晶パネル 109 が分割されてもよい。そして、分割されたそれぞれの領域に、バックライト部が対応する。また、データ線の並ぶ方向とゲート線の並ぶ方向とに液晶パネル 109 が分割されてもよい。例えば、データ線方向に k 個、ゲート線方向に 1 個に分割され、合計 $k \times 1$ 個の領域に液晶パネル 109 が分割されてもよく、 $k \times 1$ 個のバックライト部それぞれが対応していてもよい。

【0022】

複数のデータ駆動部であるデータ駆動部 105、106、107 とには、データ線 $D_1 - D_m$ が接続され、接続されているデータ線の電位を制御する。複数のデータ駆動部であるデータ駆動部 105 と、データ駆動部 106 と、データ駆動部 107 とのそれぞれには、後述するように、複数のタイミングコントローラのいずれかから、各データ線にスイッチングトランジスタを介して接続される液晶画素の光の透過率を制御する制御データが供給され、その制御データに応じてゲート線の電位を制御する。

10

【0023】

なお、図 1 においては、3 つのデータ駆動部が示されている。しかし、本発明はこれに限定されるものではなく、任意の数のデータ駆動部が用いられてもよい。また、バックライト部の数とデータ駆動部との数とは、一致している必要はない。

【0024】

ゲート駆動部 108 は、ゲート線 $G_1 - G_n$ を順次選択し、選択されたゲート線に接続されたスイッチングトランジスタをオンにする電位を供給する。これにより、ゲート駆動部 108 が選択したゲート線に接続されたスイッチングトランジスタそれぞれに接続されている液晶画素には、データ線に印加された電圧が印加されることになり、液晶画素を透過する光の量が制御され、映像が表示される。

20

【0025】

ゲート駆動部 108 には、ゲート線を順次選択するための同期信号が入力される。図 1 では、マスタータイミングコントローラ 102 からこの同期信号が入力されるが、本願発明は、これに限定されない。例えば、他のスレーブタイミングコントローラからこの同期信号が入力されてもよいし、分配器 101 からこの同期信号が入力されてもよい。また、この同期信号を生成するための部が表示装置に備わっていてもよい。

【0026】

分配器 101 は、映像データを取得する。映像データは、テレビジョン放送のチューナーによる受信、媒体に記録されたコンテンツの再生装置による再生、パーソナルコンピュータなどの計算機によるアプリケーションプログラムやプレイヤープログラムの動作などにより生成され、分配器 101 により取得される。

30

【0027】

映像データは、表示すべき映像をフレーム単位に構成することができ、フレームの映像を表示する際に各画素の明るさを表わすデータを含む。また、映像データは、前後のフレームの間に同期信号などの画素の明るさを表わすデータ以外のデータも含んでいてもよい。

【0028】

また、分配器 101 は、取得した映像データを、複数のタイミングコントローラであるマスタータイミングコントローラ 102 と、スレーブタイミングコントローラ 103 と、スレーブタイミングコントローラ 104 とに分配して出力する。本発明の一実施形態においては、複数のデータ駆動部が用いられているので、液晶パネル 109 を複数のデータ駆動部のそれぞれにより制御される液晶画素からなるブロックに分割し、複数のタイミングコントローラのそれぞれは、複数のブロックのいずれかに属する液晶画素を制御する制御データを生成する。そこで、分配器 101 は、複数のタイミングコントローラのそれぞれが制御する液晶画素を含むブロックに対応して映像データを分割して分配し、それぞれのタイミングコントローラに出力するようになっていてもよい。

40

【0029】

50

複数のタイミングコントローラであるマスタータイミングコントローラ102と、スレーブタイミングコントローラ103と、スレーブタイミングコントローラ104とのそれぞれは、分配器101より映像データを取得する。そして、液晶画素を制御する制御データを生成して対応するデータ駆動部へ出力する。

【0030】

本発明の一実施形態においては、複数のタイミングコントローラのそれぞれに、液晶パネル109のブロックの液晶画素を制御する制御データを生成させるので、一つのタイミングコントローラが単位時間あたりに処理するべきデータ量を減少させることができ、液晶パネルが大型化しても、タイミングコントローラの処理速度の増加を抑制することができる。

10

【0031】

また、本発明の一実施形態においては、複数のタイミングコントローラのそれぞれは、分配器101から受信した映像データから、対応するブロックに属する画素の輝度分布情報を抽出し、抽出された輝度分布情報に基づいて、画素の制御データを生成する。ここに、対応するブロックとは、タイミングコントローラが液晶画素を制御する制御データを出力するデータ駆動部により制御される液晶画素が属するブロックをいう。

【0032】

特に、本発明の一実施形態においては、各スレーブタイミングコントローラ103、104により抽出された輝度分布情報を、マスタータイミングコントローラ102が受信することができる。そして、マスタータイミングコントローラ102は、各バックライト部111、112、113により生成される光の量（「発光レベル」ともいう）を算出し、算出された光の量を、各バックライト部に割り当てられている領域の液晶画素を制御するデータ駆動部に接続されているスレーブタイミングコントローラに送信し、各スレーブタイミングコントローラは、受信される光の量に応じて、液晶画素の光の透過率を補償することができる。なお、液晶画素の光の透過率を補償することを、画素補償の処理という。

20

【0033】

マスタータイミングコントローラ102とスレーブタイミングコントローラ103とが通信するための通信路114が表示装置に設けられ、また、マスタータイミングコントローラ102とスレーブタイミングコントローラ104とが通信するための通信路115が表示装置に設けられる。この通信路による通信としては、例えば、I2Cプロトコルを用いることができる。I2Cプロトコルでは、通信路に必要とされる信号線は2本で済み、チップサイズの増加を防ぐことができる。また、I2Cプロトコルは一般的な通信規格であるので信頼性が高く、実装のコストを小さくすることが可能である。

30

【0034】

図2は、本発明の一実施形態に係るマスタータイミングコントローラの機能ブロック図を示す。マスタータイミングコントローラ201は、輝度分布抽出部202と、発光レベル情報算出部205と、画素補償部210と、マスター送受信部207と、マスター送受信制御部206と、バックライト制御信号送信部211とを備える。また、必要に応じて、ゲート制御信号送信部212を備えていてもよい。

【0035】

輝度分布抽出部202は、分配器101により分配された映像データのフレームの画素のうち、マスタータイミングコントローラ102に割り当てられたブロックの画素の輝度分布情報を抽出する。例えば、図2に示されるように、輝度分布抽出部202は、最大輝度抽出部203と平均輝度抽出部204とを備え、最大輝度抽出部203により、フレームの画素のうち、割り当てられたブロックの画素の最大の輝度の値を抽出し、また、平均輝度抽出部204により、フレームの画素のうち、割り当てられたブロックの画素の平均の輝度の値を抽出する。また必要に応じて、輝度分布抽出部202は、輝度の分散、輝度分布の中央値なども抽出してもよい。

40

【0036】

なお、「マスタータイミングコントローラ102に割り当てられたブロック」は、マス

50

タータイミングコントローラ 102 に接続されたデータ駆動部 105 により制御される液晶画素により表わされる画像の部分を用いて、スレーブタイミングコントローラ 103、104 が割り当てられたブロックも同様に定義することができる。

【0037】

発光レベル情報算出部 205 は、輝度分布抽出部 202 により抽出された輝度分布情報と、マスター送受信部 207 によりスレーブタイミングコントローラ 103、104 から受信された輝度分布情報とを用いて、マスタータイミングコントローラ 102、スレーブタイミングコントローラ 103、104 が割り当てられたブロックの画素を表わす液晶画素に到達するべき光の量を算出する。そして、各バックライト部の発光レベルを算出する。発光レベルの算出に際しては、バックライト部が生成した光に他のバックライト部が生成した光が加わりバックライト部が割り当てられた領域の液晶画素に光が到達することが考慮されてもよい。

10

【0038】

輝度分布抽出部 202 により抽出された最大輝度の値とマスター送受信部 207 により受信された最大輝度の値とから、各バックライト部の発光レベルを算出する。このとき、各バックライト部が割り当てられた領域の画素の最大輝度に対応する光の量を発光レベルとして算出したり、輝度分布抽出部 202 により抽出された平均の輝度の値とマスター送受信部 207 により受信された平均の輝度の値とをさらに参照し、各バックライト部に対応する領域の画素の最大輝度よりも小さい光の量を発光レベルとして算出したりする。

【0039】

20

また、隣接するバックライト部間において、算出された光の量の違いが大きいと、不自然に明るさが変化する映像が表示される場合があるので、発光レベル情報算出部 205 は、空間的調整部 213 を備え、空間的調整部 213 により、それぞれのバックライト部の生成する光の量を調整してもよい。例えば、隣接するバックライト部の発光レベルの相違を所定の範囲内とする。

【0040】

また、バックライト部が生成する光の量の時間的な変化が大きいと、不自然に前後の映像が表示される場合があるので、発光レベル情報算出部 205 は、時間的調整部 214 を備え、時間的調整部 214 により、それぞれのバックライト部が生成する光の量の時間的な変化が滑らかになるように、光の量の時間的な変化を調整してもよい。例えば、現在のフレームを表示するための発光レベルと次のフレームを表示するための発光レベルとの相違を所定の範囲内とする。

30

【0041】

バックライト制御信号送信部 211 は、発光レベル情報算出部 205 により算出された発光レベルでバックライト部に光を生成させるための制御信号をバックライト制御部 110 に送信する。

【0042】

画素補償部 210 は、発光レベル情報算出部 205 により算出された、各バックライト部の発光レベルに基づいて、画素補償の処理を行ない、データ駆動部 105 に送信する。発光レベル情報算出部 205 により、各バックライト部が生成する光の量が時間的にまた空間的に変動するので、その画素補償部 210 はその変動を補償する。例えば、発光レベルによるバックライト部の発光により、液晶画素に到達する光の量が最大の光の量の半分となるのであれば、液晶画素の光の透過率を 2 倍にするように補償を行なう。

40

【0043】

マスター送受信部 207 は、各スレーブタイミングコントローラとの通信を行なう。マスター送受信部 207 は、輝度分布情報受信部 208 を備え、輝度分布情報の要求を送信し、この要求に対して返信される輝度分布情報を受信する。また、マスター送受信部 207 は、発光レベル情報送信部 209 を備え、発光レベル情報算出部 205 により算出された光の量を、各スレーブタイミングコントローラに送信する。

【0044】

50

マスター送受信制御部206は、マスター送受信部207による通信を制御する。この制御には、通信においてエラーが発生したかどうかの検出が含まれる。通信におけるエラーには深刻度が付与される。最も深刻なエラーとして、致命的なエラーがあり、軽微なエラーとして、回復可能なエラーがある。致命的なエラーとは、重度のエラーであり、例えば、スレーブタイミングコントローラに対して情報を送信したのに、その送信に対する返信が所定の時間内になかった場合に対応する。回復可能なエラーとは、一時的に発生したエラーであり、例えば、返信はあったが、通信路にノイズなどが発生し、チェックサムにエラーが発生した場合に対応する。

【0045】

本発明の一実施形態においては、通信におけるエラーの深刻度に応じて、処理の内容を異ならせる。最も深刻なエラーが発生した場合には、発光レベル情報算出部205は、そのエラーが発生したスレーブタイミングコントローラに割り当てられたブロックに対応するバックライト部が生成する光の量に、時間的な調整を行い、徐々に最大量へと変化させる。最大量とすることにより、スレーブタイミングコントローラで画素補償の処理を行わなくても、より自然な映像が表示できる。また、時間的な調整を行い、徐々に光の量を変化させ、時間的に滑らかな変化とすることにより、不自然に映像の明るさが変化することを防止することができる。

【0046】

ゲート制御信号送信部212は、画素補償部210により信号がデータ駆動部105に送信されるタイミングに対応したタイミング信号を生成し、ゲート駆動部108に送信する。なお、ゲート制御信号送信部212は、マスタータイミングコントローラ102が生成する代わりに、他の部、例えば、分配器101が生成するような構成とすることもできる。

【0047】

図3は、本発明の一実施形態に係るスレーブタイミングコントローラの機能ブロック図である。スレーブタイミングコントローラ301は、輝度分布抽出部302と、スレーブ送受信部305と、スレーブ通信制御部308と、画素補償部309とを備える。

【0048】

輝度分布抽出部302は、分配器101により分配された映像データのフレームの画素のうち、マスタータイミングコントローラ102が割り当てられたブロックの画素の輝度分布情報を抽出する。例えば、図3に示されるように、輝度分布抽出部302は、最大輝度抽出部303と平均輝度抽出部304とを備え、最大輝度抽出部303により、フレームの画素のうち、割り当てられたブロックの画素の最大の輝度の値を抽出し、また、平均輝度抽出部304により、フレームの画素のうち、割り当てられたブロックの画素の平均の輝度の値を抽出する。また必要に応じて、輝度分布抽出部302は、輝度の分散、輝度分布の中央値なども抽出してもよい。

【0049】

スレーブ送受信部305は、マスタータイミングコントローラ102との通信を行なう。スレーブ送受信部305は、輝度分布情報送信部306を備え、輝度分布情報の要求に対して、輝度分布抽出部302により抽出された輝度分布情報を送信する。また、スレーブ送受信部305は、発光レベル情報受信部307を備え、マスタータイミングコントローラ201より、バックライト部により生成される光の量を表わす情報を受信する。

【0050】

スレーブ通信制御部308は、スレーブ送受信部305を制御する。この制御には、通信においてエラーが発生したかどうかの検出が含まれる。また、スレーブ通信制御部308は、発光レベル情報受信部307により受信された光の量を表わす情報を画素補償部309に出力する。

【0051】

画素補償部309は、スレーブ通信制御部308を介して受信される、バックライト部により生成される光の量を表わす情報に基づいて、画素補償の処理を行い、スレーブタイ

10

20

30

40

50

ミングコントローラ 301 に対応するデータ駆動部に送信する。

【0052】

本発明の一実施形態においては、スレーブ通信制御部 308 により、最も重大なエラーが発生したことが検出されると、画素補償部 309 は、バックライト部が徐々に最大量の光を生成するとして、画素を補償する。また、軽微なエラーが発生した場合には、スレーブ通信制御部 308 を介して以前受信した、バックライト部により生成される光の量を表わす情報に基づいて、画素を補償する。

【0053】

なお、スレーブタイミングコントローラ 301 は、発光レベル情報算出部 205 に相当する部を備え、輝度分布抽出部 302 により抽出された輝度分布情報に基づいて、バックライト部の発光レベルを算出してもよい。これは、マスタータイミングコントローラ 201 から発光レベル情報が受信できない場合に備えてである。また、スレーブタイミングコントローラ 301 とマスタータイミングコントローラ 201 とを実現する IC を同一の構成として、ジャンパ線の設定などにより、スレーブタイミングコントローラ 301 として動作させたり、マスタータイミングコントローラ 201 として動作させたりすることができる。

10

【0054】

図 4 は、分配器 101 によるデータの取得と、各タイミングコントローラにおける処理とのタイミングの関係を示すタイミングチャートである。

【0055】

20

分配器 101 が、画像データ 401 を取得すると、画像データ 401 を、マスタータイミングコントローラとスレーブタイミングコントローラとへ分配する。マスタータイミングコントローラは、分配された画像データの輝度分布情報 402 を抽出し、スレーブタイミングコントローラは、分配された画像データの輝度分布情報 403 を抽出する。スレーブタイミングコントローラは、抽出された輝度分布情報 403 をマスタータイミングコントローラへ送信し、送信データ 404 が通信路 115 または 114 を流れる。

【0056】

マスタータイミングコントローラでは、抽出された輝度分布情報 402 とスレーブタイミングコントローラで抽出された輝度分布情報 403 とを用いて、発光レベル情報 405 を算出する。算出された発光レベル情報は、スレーブタイミングコントローラへ送信され、送信データ 406 が通信路 115 または 114 を流れる。

30

【0057】

マスタータイミングコントローラでは、算出された発光レベル情報 405 に基づいて画素補償を行い、その結果 408 をデータ駆動部 105 へ出力する。また、スレーブタイミングコントローラでも、送信された送信データ 406 を受信し、これに基づいて画素補償を行い、その結果 409 をデータ駆動部 106 または 107 へ出力する。

【0058】

画素補償の結果がデータ駆動部への送信時には、次の画像データ 407 を分配器 101 が取得し、画像データ 407 を、マスタータイミングコントローラとスレーブタイミングコントローラとへ分配する。マスタータイミングコントローラは、分配された画像データの輝度分布情報 410 を抽出し、スレーブタイミングコントローラは、分配された画像データの輝度分布情報 411 を抽出する。スレーブタイミングコントローラは、抽出された輝度分布情報 411 をマスタータイミングコントローラへ送信し、送信データ 412 が通信路 115 または 114 を流れる。

40

【0059】

マスタータイミングコントローラでは、抽出された輝度分布情報 410 とスレーブタイミングコントローラで抽出された輝度分布情報 411 とを用いて、発光レベル情報 413 を算出する。算出された発光レベル情報は、スレーブタイミングコントローラへ送信され、送信データ 414 が通信路 115 または 114 を流れる。

【0060】

50

マスタータイミングコントローラでは、算出された発光レベル情報 4 1 3 に基づいて画素補償を行い、その結果 4 1 6 をデータ駆動部 1 0 5 へ出力する。また、スレーブタイミングコントローラでも、送信された送信データ 4 1 4 を受信し、これに基づいて画素補償を行い、その結果 4 1 7 をデータ駆動部 1 0 6 または 1 0 7 へ送信する。

【0061】

画素補償の結果がデータ駆動部へ送信される時には、次の画像データ 4 1 5 を分配器 1 0 1 が取得する。

【0062】

ここで、マスタータイミングコントローラとスレーブタイミングコントローラとの間で送受信がされるデータ 4 0 4、4 0 6、4 1 2、4 1 4 が、送信先に届かなかったり、データが送信されたときと受信されたときとで相違点が生じたりすることがあり得る。

10

【0063】

例えば、送信データ 4 0 4 がマスタータイミングコントローラに届かないことは、本発明の一実施形態においては、マスタータイミングコントローラからスレーブタイミングコントローラへ輝度分布情報の要求を送信し、所定の時間内に輝度分布情報が受信されないエラーであるタイムアウトエラーとして検出される。このタイムアウトエラーが検出された場合には、マスタータイミングコントローラは、スレーブタイミングコントローラ割り当てられたブロックの画素を表わす液晶画素の領域に割り当てられたバックライト部の発光レベルを最大のレベルへと設定し、変化させる。

【0064】

20

また、輝度分布情報が、送信されたときと受信されたときとで相違点が生じることは、本発明の一実施形態においては、スレーブタイミングコントローラが輝度分布情報にチェックサムなどの誤り検出用のデータを付加し、マスタータイミングコントローラが送信データ 4 0 4 のチェックサムを求め、誤り検出用のデータと比較をしてチェックサムエラーとして検出される。このチェックサムエラーが検出された場合には、マスタータイミングコントローラは、送信データ 4 0 4 を破棄して、スレーブタイミングコントローラが送信データ 4 0 4 の前に送信した送信データを用いて、発光レベル情報 4 0 5 を算出する。

【0065】

また、例えば、発光レベル情報がスレーブタイミングコントローラに届かないことは、本発明の一実施形態においては、スレーブタイミングコントローラからマスタータイミングコントローラへ発光レベル情報の要求を送信し、所定の時間内に発光レベル情報が受信されないタイムアウトエラーとして検出される。このタイムアウトエラーが検出された場合には、スレーブタイミングコントローラは、スレーブタイミングコントローラが割り当てられたブロックの画素を表わす液晶画素の領域に割り当てられたバックライト部の発光レベルを最大のレベルへと変化すると想定して、画素補償の処理を行なう。

30

【0066】

また、発光レベル情報が、送信されたときと受信されたときとで相違点が生じることは、本発明の一実施形態においては、マスタータイミングコントローラが発光レベル情報にチェックサムなどの誤り検出用のデータを付加し、スレーブタイミングコントローラが発光レベル情報のチェックサムを求め、誤り検出用のデータと比較をしてチェックサムエラーとして検出される。このチェックサムエラーが検出された場合には、スレーブタイミングコントローラは、送信データ 4 0 6 を破棄して、マスタータイミングコントローラが送信データ 4 0 6 の前に送信した送信データを用いて、画素補償の処理を行なう。

40

【0067】

図 5 は、本発明の一実施形態におけるマスタータイミングコントローラ 1 0 2 が、分配器 1 0 1 より映像データを取得した後の処理のフローチャートである。

【0068】

ステップ S 5 0 1 の処理として、割り当てられたブロックの輝度分布情報を、輝度分布抽出部 2 0 2 により抽出する。

【0069】

50

ステップS502の処理として、マスター送受信部207とマスター送受信制御部206とにより、各スレーブタイミングコントローラから輝度分布情報を受信する。ステップS503の処理として、ステップS502における受信の処理にエラーが発生したかどうかをマスター送受信制御部206とにより判定する。

【0070】

エラーが発生せず、正常に受信ができた場合には、ステップS504へ処理を移行し、全てのバックライト部の発光レベルを算出する。

【0071】

チェックサムエラーが検出された場合には、ステップS505へ処理を移行し、チェックサムエラーが検出されたスレーブタイミングコントローラについては、チェックサムエラーが検出される前に、そのスレーブタイミングコントローラから受信した輝度分布情報を用い、バックライト部の発光レベルを算出する。

10

【0072】

タイムアウトエラーが検出された場合には、ステップS506へ処理を移行し、タイムアウトエラーが検出されたスレーブタイミングコントローラについては、そのスレーブタイミングコントローラが割り当てられたブロックの画素を表わす液晶画素の領域に割り当てられたバックライト部の発光レベルを最大のレベルとする。

【0073】

ステップS504、S505、S506の処理の後には、ステップS507へ処理を移行し、時間的調整部214により、発光レベルの時間調整を行なう。必要に応じて、空間的調整部213により空間的調整を行なってもよい。

20

【0074】

ステップS508の処理として、バックライト制御信号を生成し、バックライト制御信号送信部により、バックライト制御部110へ出力する。

【0075】

ステップS509の処理として、マスター送受信制御部206とマスター送受信部207とにより、各スレーブタイミングコントローラへバックライト部の発光レベル情報を送信する。

【0076】

ステップS510の処理として、ステップS509の送信が正常に終了したかどうかを判断する。例えば、スレーブタイミングコントローラからアクノレッジが受信されたかどうかを判断する。もし、正常に終了しなければ、送信エラーとなったスレーブタイミングコントローラの担当するブロックの発光レベルを最大レベルに設定する。

30

【0077】

ステップS509、S510の処理の次には、画素補償部210により画素の補償を行い、データ駆動部105へ出力する。

【0078】

図6は、本発明の一実施形態におけるスレーブタイミングコントローラかが、分配器101より映像データを受信した後の処理のフローチャートである。

【0079】

ステップS601の処理として、割り当てられたブロックの輝度分布情報を、輝度分布抽出部302により抽出する。

40

【0080】

ステップS602の処理として、スレーブ送受信部305により、マスタータイミングコントローラ102へ輝度分布情報を送信する。ステップS603の処理として、ステップS502における送信が正常に終了したかどうかをスレーブ通信制御部308とにより判定する。正常に終了したかどうかは、例えば、マスタータイミングコントローラ102からアクノレッジが受信されたかどうかで判断する。

【0081】

エラーが発生せず、正常に送信ができた場合には、ステップS604へ処理を移行し、

50

担当するブロックのバックライト部の発光レベルを算出する。これは、マスタータイミングコントローラ102から発光レベル情報が受信できなかった場合に備えてである。

【0082】

エラーが検出された場合には、ステップS605へ処理を移行し、割り当てられたブロックのバックライト部の発光レベルを最大値と算出する。これは、ステップS604と同様に、マスタータイミングコントローラ102から発光レベル情報が受信できなかった場合に備えてである。

【0083】

ステップS604、S605の処理の後には、ステップS606へ処理を移行し、ステップS604、S605で算出された発光レベルの時間調整を行なう。これは、マスタータイ

10

【0084】

ミングコントローラ102から発光レベル情報が受信できなかった場合に、スレーブタイミングコントローラが担当するブロックの明るさが異常に大きくなることを防ぐためである。なお、ステップS603、S604、S605、S606の処理は必須ではない。

【0085】

ステップS607の処理として、スレーブ通信制御部308とスレーブ送受信部305とにより、マスタータイミングコントローラより発光レベル情報を受信する。

【0086】

20

ステップS607において正常に受信された場合には、ステップS609へ処理を移行させ、画素補償部309により画素補償の処理を行なう。

【0087】

ステップS608においてチェックサムエラーが検出された場合には、以前マスタータイミングコントローラから受信した発光レベル情報を用いて、画素補償の処理を行なう。あるいは、ステップS604で算出され、ステップS606で時間的調整を行なった発光レベル情報を用いて画素補償の処理を行なってもよい。

【0088】

ステップS608において、タイムアウトエラーが検出された場合には、発光レベルが徐々に最大に設定されるとして画素補償の処理を行なう。あるいは、ステップS605で算出され、ステップS606で時間的調整を行なった発光レベル情報を用いて画素補償の処理を行なってもよい。

30

【0089】

図7は、発光レベルが徐々に最大になることの一例を示す図である。時間T1においてバックライト部の発光レベルがL1であるとき、時間T1の次の時間に発光レベルが徐々に最大になるとされた場合には、急激に最大レベルであるLMAXに発光レベルを上げるのではなく、その後の時間T2までに滑らかにかつ緩やかに発光レベルを上げていく様子

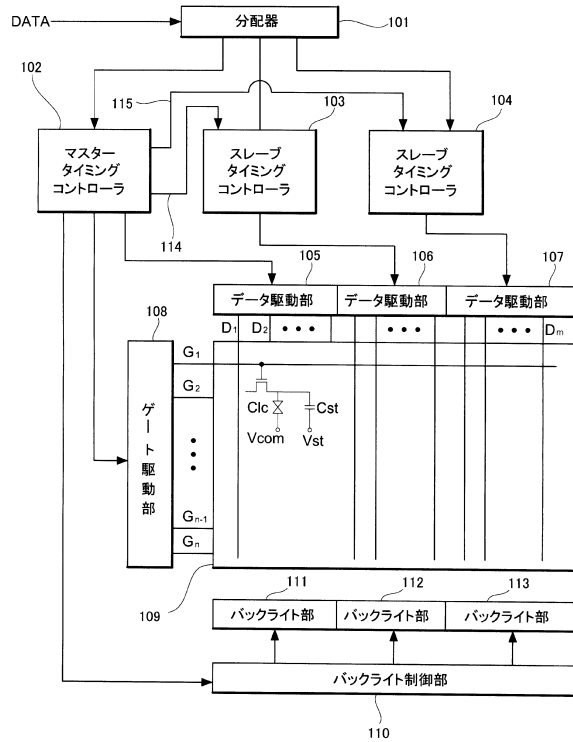
【符号の説明】

【0090】

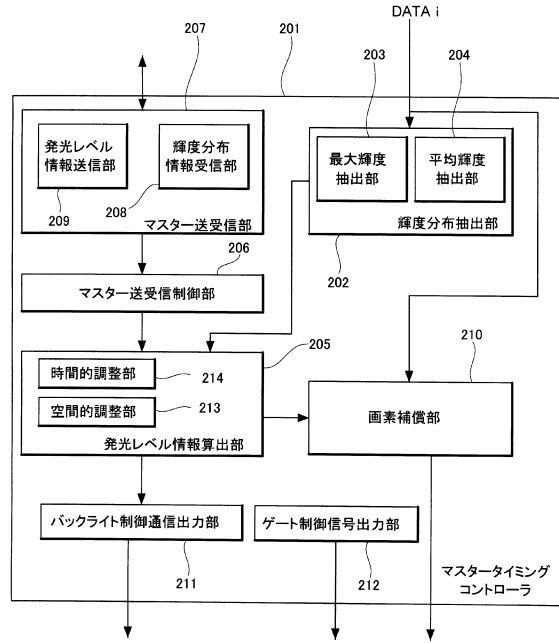
40

101 分配器、102 マスタータイミングコントローラ、103 スレーブタイミングコントローラ、104 スレーブタイミングコントローラ、105 データ駆動部、106 データ駆動部、107 データ駆動部、108 ゲート駆動部、109 液晶パネル、110 バックライト制御部、111 バックライト部、112 バックライト部、113 バックライト部、114 通信路、115 通信路

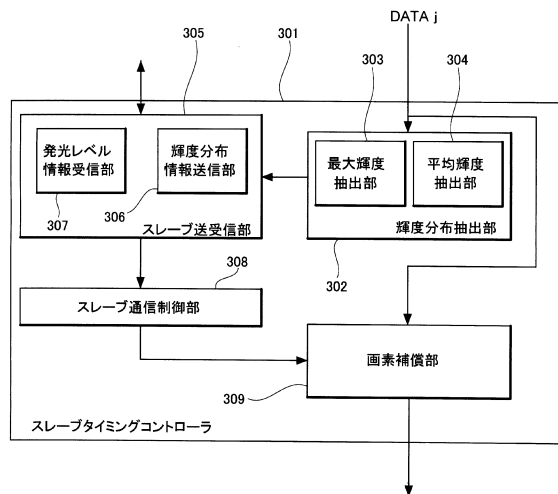
【図 1】



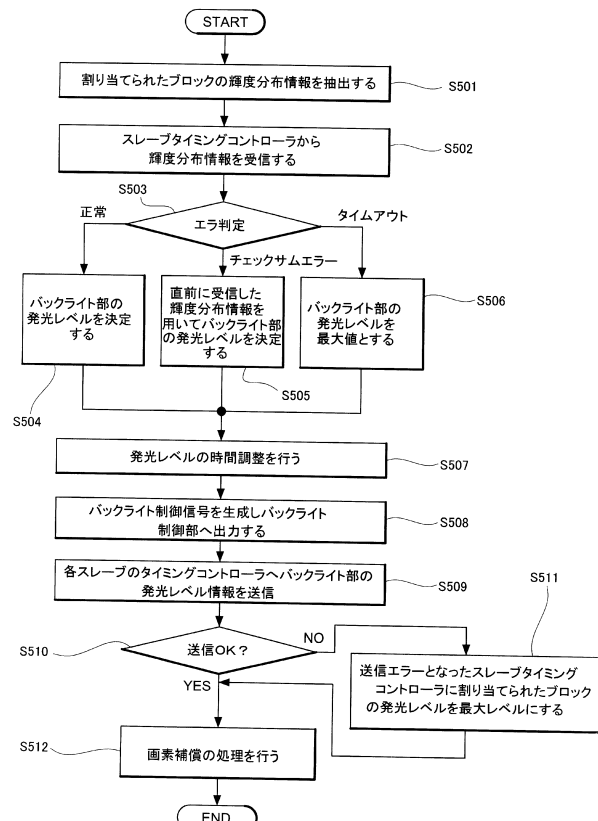
【図 2】



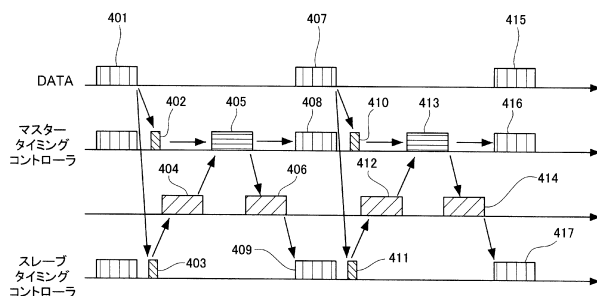
【図 3】



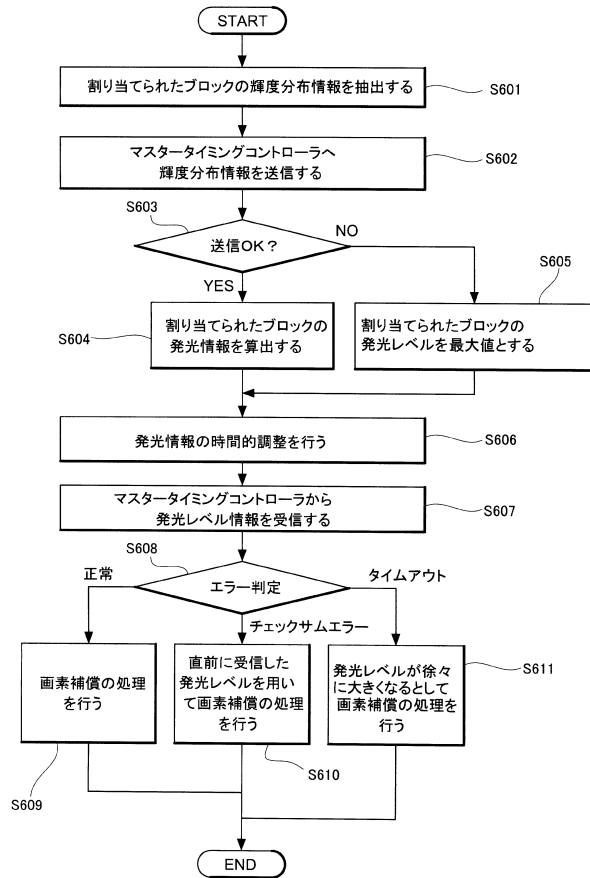
【図 5】



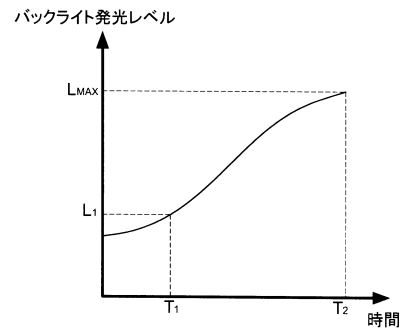
【図 4】



【図 6】



【図 7】



フロントページの続き

(51)Int.Cl. F I
G 0 2 F 1/133 5 5 0
G 0 2 F 1/133 5 3 5
G 0 9 G 3/20 6 2 1 A
G 0 9 G 3/20 6 2 1 E

(56)参考文献 特開2010-160373 (JP, A)
特開平09-046618 (JP, A)
国際公開第2006/109647 (WO, A1)
米国特許出願公開第2011/0148941 (US, A1)

(58)調査した分野(Int.Cl., DB名)
G 0 9 G 3/36
G 0 2 F 1/133
G 0 9 G 3/20
G 0 9 G 3/34

专利名称(译)	表示装置		
公开(公告)号	JP5745836B2	公开(公告)日	2015-07-08
申请号	JP2010282309	申请日	2010-12-17
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
当前申请(专利权)人(译)	三星显示器的股票会社		
[标]发明人	大石 浩		
发明人	大石 浩		
IPC分类号	G09G3/36 G09G3/34 G09G3/20 G02F1/133		
CPC分类号	G02F1/1336 G06F11/1004 G09G3/3666 G09G2310/0278 H04L13/10		
FI分类号	G09G3/36 G09G3/34.J G09G3/20.611.A G09G3/20.642.B G09G3/20.612.J G02F1/133.550 G02F1/133.535 G09G3/20.621.A G09G3/20.621.E		
F-TERM分类号	2H193/ZA04 2H193/ZA07 2H193/ZC25 2H193/ZD23 2H193/ZF21 2H193/ZF31 2H193/ZG02 2H193/ZG12 2H193/ZG14 2H193/ZG43 2H193/ZG48 2H193/ZH23 2H193/ZH44 2H193/ZH53 2H193/ZH57 2H193/ZP03 5C006/FA12 5C006/FA18 5C006/FA51 5C080/AA10 5C080/BB06 5C080/DD08 5C080/DD27 5C080/EE28 5C080/JJ02 5C080/JJ04 5C080/JJ05 5C080/JJ07		
其他公开文献	JP2012128376A		
外部链接	Espacenet		

摘要(译)	甲防止在尺寸甚至驱动电路的液晶面板的的增加的工作频率的增加 以及多个时序控制器的液晶面板和多个数据驱动单元，其具有多个具有任何多个块，每个所述多个数据驱动器，其中一个所述多个液晶像素的它对应于块，其中，每个所述定时控制器，与所述多个数据驱动器中的一个兼容的显示装置的控制方法的，每个所述的相应的多个数据驱动器的属于分别阻断控制液晶像素，其中，对应的数据驱动器的部分图像的数据显示在对应的块中的每个时序控制器的，并且获取的透射率，相应的数据用于驱动部的控制数据的对应数据来控制具有相应块中的液晶像素的光的透射率并输出到所述驱动单元，显示装置的控制方法。 点域1	(21) 出願番号 特願2010-282308 (P2010-282309) (22) 出願日 平成22年12月17日 (2010.12.17) (65) 公開番号 特開2012-128376 (P2012-128376A) (43) 公開日 平成24年7月5日 (2012.7.5) 審査請求日 平成25年10月21日 (2013.10.21)	(73) 特許権者 512187343 三星ディスプレイ株式会社 Samsung Display Co., Ltd. 大韓民国京畿道龍仁市器興区三星二路95 95, Samsung 2 Ro, Gih eung-Gu, Yongin-City , Gyeonggi-Do, Korea (74) 代理人 110000408 特許業務法人高橋・林アンドパートナーズ (72) 発明者 大石 浩 神奈川県横浜市長見区青沢町2-7 株式会社サムスン横浜研究所内 審査官 山崎 仁之
			最終頁に続く