



**【特許請求の範囲】****【請求項 1】**

所定方向に配列されて、各々が薄膜トランジスタと保持容量を有する複数の画素と、前記複数の画素の各薄膜トランジスタのゲートに接続される複数のゲートラインと、前記複数の画素の各保持容量の一端に接続される複数の保持容量ラインと、  
1 フレーム期間内に前記複数のゲートラインを駆動するゲート駆動部と、  
前記 1 フレーム期間内に前記複数の保持容量ラインに供給する電圧を第 1 のレベルに変化させて、前記複数の画素に供給する画素電圧とは異なる画像表示電位にシフトさせた後、前記複数の保持容量ラインに供給する電圧を第 2 のレベル又は第 3 のレベルに変化させて、前記複数の画素に供給する画素電圧を黒表示電位にシフトさせる保持容量駆動部と、

10

を具備するし、  
前記保持容量駆動部は、

第 1 の制御信号、第 1 及び第 2 のクロックが入力され、前記第 1 及び第 2 のクロックに基づいて前記第 1 の制御信号をラッチして第 1 の出力信号を出力し、前記第 1 及び第 2 のクロックに基づいて前記第 1 の出力信号をラッチして第 2 の出力信号を出力し、第 2 の制御信号、第 1 及び第 2 のクロックが入力され、前記第 1 及び第 2 のクロックに基づいて前記第 2 の制御信号をラッチして第 3 の出力信号を出力し、前記第 1 及び第 2 のクロックに基づいて前記第 3 の出力信号をラッチして第 4 の出力信号を出力するシフトレジスタと、

前記第 1 及び第 3 の出力信号に基づいて第 1 乃至第 3 の選択信号を出力する第 1 の選択制御回路及び前記第 2 及び第 4 の出力信号に基づいて第 4 乃至第 6 の選択信号を出力する第 2 の選択制御回路を含むバッファと、

20

前記第 1 乃至第 3 の選択信号に応答して互いに異なる電圧レベルを有する第 1 乃至第 3 の保持容量駆動電圧のうちいずれか 1 つを選択して出力する第 1 スイッチング群及び前記第 4 乃至第 6 の選択信号に応答して前記第 1 乃至第 3 の保持容量駆動電圧のうちいずれか 1 つを選択して出力する第 2 のスイッチング群を含む電圧レベル選択部と、を含むことを特徴とする液晶表示装置。

**【請求項 2】**

前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内に前記複数の保持容量ラインに供給する電圧を前記第 1 のレベルから前記第 2 のレベル又は前記第 3 のレベルに変化させること、

30

を特徴とする請求項 1 記載の液晶表示装置。

**【請求項 3】**

前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の 20% 以上から 80% 以内の期間に前記複数の保持容量ラインに供給する電圧を前記第 1 のレベルから前記第 2 のレベル又は前記第 3 のレベルに変化させること、

を特徴とする請求項 1 記載の液晶表示装置。

**【請求項 4】**

前記複数の画素に画像信号が供給されてから前記保持容量ラインに供給する電圧を前記第 1 のレベルから前記第 2 のレベル又は前記第 3 のレベルに変化させるまでを画像表示期間とし、前記保持容量ラインに供給する電圧を前記第 2 のレベル又は前記第 3 のレベルに変化させてから前記次の画像信号が前記複数の画素に供給されるまでを黒表示期間としたこと、

40

を特徴とする請求項 3 記載の液晶表示装置。

**【請求項 5】**

前記複数の画素に画像信号が供給されてから前記保持容量ラインに供給する電圧を前記第 2 のレベル又は前記第 3 のレベルに変化させるまでを黒表示期間とし、前記保持容量ラインに供給する電圧を前記第 2 のレベル又は前記第 3 のレベルに変化させてから前記次の画像信号が前記複数の画素に供給されるまでを画像表示期間としたこと、

を特徴とする請求項 3 記載の液晶表示装置。

50

**【請求項 6】**

前記保持容量駆動部は、前記ゲート駆動部が前記複数のゲートラインを駆動する方向と同一の方向で前記複数の保持容量ラインを駆動すること、  
を特徴とする請求項 1 記載の液晶表示装置。

**【発明の詳細な説明】****【技術分野】****【0001】**

本発明は、黒挿入駆動方法を用いる液晶表示装置に関する。

**【背景技術】****【0002】**

アクティブマトリクス型液晶ディスプレイは、液晶の応答速度が遅く、また、ホールド駆動型であるため、動画表示において残像感や動画ボケを感じる場合がある。この動画表示における残像感や動画ボケを改善するため、様々な試みがなされている。

10

**【0003】**

液晶の応答速度を改善する試みとしては、例えば、前画像フレームと現画像フレームとの画像信号を比較し、その比較結果に応じたオーバードライブ電圧を画像信号に重畳させて、液晶の応答時間を 1 フレーム期間以内（例えば、16.6ms）にする駆動方法が考案されている。この駆動方法は、すでに液晶テレビ等で用いられている。

**【0004】**

液晶のホールド型駆動を改善する試みとしては、例えば、ホールド型駆動からインパルス型駆動に変更する試みがなされている。インパルス型駆動にする方法としては、一度正規の画像信号で 1 画面分の表示を行った後、黒の画像信号で 1 画面分の表示を行い、1 画面表示と黒表示を交互に繰り返すといった黒挿入駆動方法が考案されている。また、他のインパルス型駆動にする方法としては、1 フレーム期間の約 40% 期間はバックライトを消灯させる駆動方法が考案されている。全画面のバックライトを消灯させると、画面の上方と下方で動画ボケの改善効果に差がでてしまうため、バックライトを上から下に向かって消灯させるようにスキャンする方法も考案されている。

20

**【0005】**

以上のように、液晶の応答速度及びホールド型駆動を改善する様々な方法が考案されているが、これらの技術は特に回路規模が小さく低消費電力が要求される中小型の液晶ディスプレイに適用することは困難である。例えば、大型の液晶テレビではバックライトとして C C F L（Cold Cathode Fluorescent Lamp：冷陰極管）や L E D（Light Emitting Diode）を多数用いるため、上記のようにバックライトスキャン技術を適用することが可能であるが、中小型の液晶ディスプレイでは、C C F L が 1 灯か 2 灯、L E D は 1 灯から 3 灯程度であり、バックライトスキャン技術を適用することができない。

30

**【0006】**

また、黒挿入技術では 1 フレーム期間以内に 2 回画像信号を書き込まなければならず、駆動周波数が高くなり消費電力が増加するため、回路規模が小さく低消費電力が要求される中小型の液晶ディスプレイに適用することは困難である。

**【先行技術文献】**

40

**【特許文献】****【0007】**

【特許文献 1】特開 2003 - 280600 号公報

**【発明の概要】****【発明が解決しようとする課題】****【0008】**

本発明の一実施形態によれば、中小型の液晶ディスプレイに対して適用可能な黒挿入駆動方法を実現し、中小型の液晶ディスプレイの動画表示における残像感や動画ボケを改善する液晶表示装置の提供を目的とする。

**【課題を解決するための手段】**

50

## 【0009】

本発明の一実施形態に係る液晶表示装置によれば、所定方向に配列されて、各々が薄膜トランジスタと保持容量を有する複数の画素と、前記複数の画素の各薄膜トランジスタのゲートに接続される複数のゲートラインと、前記複数の画素の各保持容量の一端に接続される複数の保持容量ラインと、1フレーム期間内に前記複数のゲートラインを駆動するゲート駆動部と、前記1フレーム期間内に前記複数の保持容量ラインに供給する電圧を変化させて、前記複数の画素に供給する画素電圧を黒表示電位にシフトさせる保持容量駆動部と、を具備したことを特徴とする。

## 【0010】

また、前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内に前記複数の保持容量ラインに供給する電圧を第1のレベルから第2のレベルに変化させて、前記複数の画素に供給する画素電圧を黒表示電位にシフトさせてもよい。

10

## 【0011】

また、前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の20%以上から80%以内の期間に前記複数の保持容量ラインに供給する電圧を前記第1のレベルから前記第2のレベルに変化させて、前記複数の画素に供給する画素電圧を黒表示電位にシフトさせてもよい。

## 【0012】

また、前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから前記保持容量ラインに供給する電圧を前記第1のレベルから前記第2のレベルに変化させるまでを画像表示期間とし、前記保持容量ラインに供給する電圧を前記第2のレベルに変化させてから前記次の画像信号が前記複数の画素に供給されるまでを黒表示期間としてもよい。

20

## 【0013】

また、前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから前記保持容量ラインに供給する電圧を前記第1のレベルから前記第2のレベルに変化させるまでを黒表示期間とし、前記保持容量ラインに供給する電圧を前記第2のレベルに変化させてから前記次の画像信号が前記複数の画素に供給されるまでを画像表示期間としてもよい。

## 【0014】

また、前記保持容量駆動部は、前記ゲート駆動部が前記複数のゲートラインを駆動する方向と同一の方向で前記複数の保持容量ラインを駆動してもよい。

30

## 【0015】

また、前記保持容量駆動部は、制御信号、第1及び第2のクロックが入力され、前記第1及び第2のクロックに基いて前記制御信号をラッチして第1の出力信号を出力し、前記第1及び第2のクロックに基づいて前記第1の出力信号をラッチして第2の出力信号を出力するシフトレジスタと、前記第1の出力信号が入力されて前記第1の出力信号をn番反転させて、前記第2の出力信号が入力されて前記第2の出力信号をn+1番反転させるバッファと、前記n番反転された前記第1の出力信号に应答して互いに異なる電圧レベルを有する第1及び第2の保持容量駆動電圧のうちのいずれか1つを選択して出力し、前記n+1番反転された前記第2出力信号に应答して前記第1及び第2の保持容量駆動電圧のうちのいずれか1つを選択して出力する電圧レベル選択部と、を含むようにしてもよい。

40

## 【0016】

また、前記複数の画素に対向して配置される共通電極と、前記1フレーム期間内に前記共通電極に直流電圧を供給する共通電極電圧発生部と、をさらに具備してもよい。

## 【0017】

また、前記複数の保持容量ラインに供給する電圧を変化させる複数種類の電圧を前記保持容量駆動部に供給する電圧発生部をさらに具備してもよい。

## 【0018】

また、本発明の一実施形態に係る液晶表示装置によれば、所定方向に配列されて、各々が薄膜トランジスタと保持容量を有する複数の画素と、前記複数の画素の各薄膜トランジ

50

スタのゲートに接続される複数のゲートラインと、前記複数の画素の各保持容量の一端に接続される複数の保持容量ラインと、1フレーム期間内に前記複数のゲートラインを駆動するゲート駆動部と、前記1フレーム期間内に前記複数の保持容量ラインに供給する電圧を第1のレベルに変化させて、前記複数の画素に供給する画素電圧とは異なる画像表示電位にシフトさせた後、前記複数の保持容量ラインに供給する電圧を第2のレベル又は第3のレベルに変化させて、前記複数の画素に供給する画素電圧を黒表示電位にシフトさせる保持容量駆動部と、を具備することを特徴とする。

【0019】

また、前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内に前記複数の保持容量ラインに供給する電圧を前記第1のレベルから前記第2のレベル又は前記第3のレベルに変化させてもよい。

10

【0020】

また、前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の20%以上から80%以内の期間に前記複数の保持容量ラインに供給する電圧を前記第1のレベルから前記第2のレベル又は前記第3のレベルに変化させてもよい。

【0021】

また、前記複数の画素に画像信号が供給されてから前記保持容量ラインに供給する電圧を前記第1のレベルから前記第2のレベル又は前記第3のレベルに変化させるまでを画像表示期間とし、前記保持容量ラインに供給する電圧を前記第2のレベル又は前記第3のレベルに変化させてから前記次の画像信号が前記複数の画素に供給されるまでを黒表示期間としてもよい。

20

【0022】

また、前記複数の画素に画像信号が供給されてから前記保持容量ラインに供給する電圧を前記第2のレベル又は前記第3のレベルに変化させるまでを黒表示期間とし、前記保持容量ラインに供給する電圧を前記第2のレベル又は前記第3のレベルに変化させてから前記次の画像信号が前記複数の画素に供給されるまでを画像表示期間としてもよい。

【0023】

また、前記保持容量駆動部は、前記ゲート駆動部が前記複数のゲートラインを駆動する方向と同一の方向で前記複数の保持容量ラインを駆動してもよい。

30

【0024】

また、前記保持容量駆動部は、第1の制御信号、第1及び第2のクロックが入力され、前記第1及び第2のクロックに基づいて前記第1の制御信号をラッチして第1の出力信号を出力し、前記第1及び第2のクロックに基づいて前記第1の出力信号をラッチして第2の出力信号を出力し、第2の制御信号、第1及び第2のクロックが入力され、前記第1及び第2のクロックに基づいて前記第2の制御信号をラッチして第3の出力信号を出力し、前記第1及び第2のクロックに基づいて前記第3の出力信号をラッチして第4の出力信号を出力するシフトレジスタと、前記第1及び第3の出力信号に基づいて第1乃至第3の選択信号を出力する第1の選択制御回路及び前記第2及び第4の出力信号に基づいて第4乃至第6の選択信号を出力する第2の選択制御回路を含むバッファと、前記第1乃至第3の選択信号に応答して互いに異なる電圧レベルを有する第1乃至第3の保持容量駆動電圧のうちの一つを選択して出力する第1スイッチング群及び前記第4乃至第6の選択信号に応答して前記第1乃至第3の保持容量駆動電圧のうちの一つを選択して出力する第2のスイッチング群を含む電圧レベル選択部と、を含むようにしてもよい。

40

【0025】

前記複数の画素に対向して配置される共通電極と、前記1フレーム期間内に前記共通電極に直流電圧を供給する共通電極電圧発生部と、をさらに具備してもよい。

【0026】

また、前記複数の保持容量ラインに供給する電圧を変化させる複数種類の電圧を前記保持容量駆動部に供給する電圧発生部をさらに具備してもよい。

50

## 【 0 0 2 7 】

また、本発明の一実施形態に係る液晶表示装置によれば、所定方向に配列されて、各々が薄膜トランジスタと保持容量を具備する複数の画素と、前記複数の画素の各薄膜トランジスタのゲートに接続される複数のゲートラインと、前記複数の画素の各保持容量の一端に接続される複数の保持容量ラインと、クロック信号、画像信号及び制御信号を出力するタイミング制御部と、外部から電源電圧が入力され、前記タイミング制御部からの制御信号にตอบสนองしてゲート電圧信号、共通電圧信号及び複数の保持容量電圧信号を出力する電圧発生部と、前記タイミング制御部からのクロック信号及び前記電圧発生部からのゲート電圧信号にตอบสนองして1フレーム期間内に前記複数のゲートラインを駆動するゲート駆動部と、前記複数の保持容量電圧信号が入力され、前記タイミング制御部からのクロック信号及び制御信号にตอบสนองして前記1フレーム期間内に前記複数の保持容量ラインに供給される電圧を変化させて前記複数の画素に供給される画素電圧を黒表示電位にシフトさせる維持容量駆動部と、前記複数の画素に対向して配置される共通電極と、前記1フレーム期間内に前記共通電極に直流電圧を供給する共通電極電圧発生部と、を具備することを特徴とする。

10

## 【 0 0 2 8 】

また、前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから、次の画像信号が供給されるまでの期間が20%以上から80%以内の期間に前記複数の保持容量ラインに供給される電圧を第1のレベルから第2のレベルに変化させて、前記複数の画素に供給される画素電圧を前記黒表示電位にシフトさせてもよい。

20

## 【 0 0 2 9 】

また、前記複数の画素に画像信号が供給されてから前記保持容量ラインに供給される電圧を前記第1のレベルから前記第2のレベルに変化させるまでの期間は画像表示期間であり、前記保持容量ラインに供給される電圧が前記第2のレベルに変化されてから前記次の画像信号が前記複数の画素に供給されるまでの期間は黒表示期間であってもよい。

## 【 0 0 3 0 】

また、前記保持容量駆動部は、前記複数の画素に画像信号が供給されてから前記保持容量ラインに供給される電圧が前記第1のレベルから第2のレベルに変化されるまでの期間は黒表示期間であり、前記保持容量ラインに供給する電圧を前記第2のレベルに変化させてから前記次の画像信号が前記複数の画素に供給されるまでの期間は画像表示期間であってもよい。

30

## 【 発明の効果 】

## 【 0 0 3 1 】

本発明の一実施形態に係る液晶表示装置によれば、大型の液晶表示装置に適用していた黒挿入駆動方法を中小型のTF-T液晶表示パネルに対しても適用可能になる。

## 【 図面の簡単な説明 】

## 【 0 0 3 2 】

【 図 1 】 本発明の実施形態1に係る液晶表示装置の構成を示す図である。

【 図 2 】 本発明の実施形態1に係る保持容量駆動部の構成を示す図である。

【 図 3 】 本発明の実施形態1に係る液晶表示装置の ( a ) はゲートドライバに入力されるゲートスタート信号 S T V、 ( b ) はゲートドライバ及び保持容量駆動部に入力されるクロック信号 C K V、 ( c ) はゲートドライバ及び保持容量駆動部に入力される反転クロック信号 C K V B、 ( d ) は保持容量駆動部に入力される S T A 信号、 ( e ) はゲートドライバから第1のゲートラインに出力される走査信号 G a t e 1、 ( f ) は保持容量駆動部において生成される S R A 1 信号、 ( g ) は保持容量駆動部により第1の保持容量ラインに印加される電圧、 ( h ) はLCDパネル内の画素に印加される画素電圧 P i x e l 1、 ( i ) はゲートドライバから第2のゲートラインに出力される走査信号 G a t e 2、 ( j ) は保持容量駆動部において生成される S R A 2 信号、 ( k ) は保持容量駆動部により第2の保持容量ライン S C に印加される電圧、 ( l ) はLCDパネル内の画素に印加される画素電圧 P i x e l 2、をそれぞれ示すタイミングチャートである。

40

50

【図４】本発明の実施形態１に係る画像表示期間の画素電圧レベルと黒表示期間の画素電圧レベルの関係を示す図である。

【図５】本発明の実施形態１に係る残像感と黒挿入期間の割合（％）の関係を示す図である。

【図６】本発明の実施形態２に係る液晶表示装置の構成を示す図である。

【図７】本発明の実施形態２に係る保持容量駆動部の構成を示す図である。

【図８】本発明の実施形態２に係る液晶表示装置の（a）はゲートドライバに入力されるゲートスタート信号STV、（b）はゲートドライバ及び保持容量駆動部に入力されるクロック信号CKV、（c）はゲートドライバ及び保持容量駆動部に入力される反転クロック信号CKVB、（d）は保持容量駆動部に入力されるSTA信号、（e）は保持容量駆動部に入力されるSTB信号、（f）はゲートドライバから第１のゲートラインに出力される走査信号Gate1、（g）は保持容量駆動部において生成されるSRA1信号、（h）保持容量駆動部において生成されるSRB1信号、（i）は保持容量駆動部内のスイッチ761の動作、（j）は保持容量駆動部内のスイッチ762の動作、（k）は保持容量駆動部内のスイッチ763の動作、（l）は保持容量駆動部により第１の保持容量ラインSCに印加される電圧、（m）はLCDパネル内の画素に印加される画素電圧Pixel1、（n）はゲートドライバから第２のゲートラインに出力される走査信号Gate2、（o）は保持容量駆動部において生成されるSRA2信号、（p）は保持容量駆動部において生成されるSRB2信号、（q）は保持容量駆動部内のスイッチ764の動作、（r）は保持容量駆動部内のスイッチ765の動作、（s）は保持容量駆動部内のスイッチ766の動作、（t）は保持容量駆動部により第２の保持容量ラインSCに印加される電圧、（u）はLCDパネル内の画素に印加される画素電圧Pixel2、をそれぞれ示すタイミングチャートである。

【図９】本発明の実施形態３に係る液晶表示装置の（a）は保持容量ラインに印加される電圧、（b）はゲートドライバに入力されるゲートスタート信号STV、（c）はLCDパネル内の画素に印加される画素電圧Pixel、をそれぞれ示すタイミングチャートである。

【図１０】本発明の実施形態４に係る液晶表示装置の（a）は保持容量ラインに印加される電圧、（b）はゲートドライバに入力されるゲートスタート信号STV、（c）はLCDパネル内の画素に印加される画素電圧Pixel、をそれぞれ示すタイミングチャートである。

【発明を実施するための形態】

【００３３】

本発明の実施の形態について、以下、図面を参照して説明する。但し、本発明は多くの異なる態様で実施することが可能であり、以下に示す実施の形態及び実施例の記載内容に限定して解釈されるものではない。

【００３４】

（実施形態１）

以下、本発明の実施形態１に係る液晶表示装置について、図面を参照しながら詳細に説明する。

【００３５】

図１は、本発明の実施形態１における液晶表示装置の構成を示すブロック図である。図示のとおり、この液晶表示装置１は、タイミング制御部１００、ソースドライバ２００、電圧発生部３００、ゲートドライバ４００、保持容量駆動部５００及びLCDパネル６００を有する。なお、本実施形態１の液晶表示装置１は、携帯電話端末やパーソナルコンピュータ等の電子機器に中小型のLCDモジュールとして利用されるものとする。

【００３６】

タイミング制御部１００は、液晶表示装置１内のソースドライバ２００、電圧発生部３００、ゲートドライバ４００及び保持容量駆動部５００の各動作を制御する。

【００３７】

10

20

30

40

50

ソースドライバ200は、タイミング制御部100から入力される画像信号によりLCDパネル600内の液晶キャパシタC1cに印加する画像電圧をLCDパネル600内の各ソースラインに出力する。

【0038】

電圧発生部300は、外部から入力される電源電圧によりゲート駆動電圧を生成してゲートドライバ400に出力し、共通電極電圧VCOMを生成してLCDパネル600に出力し、2種類の第1及び第2の保持容量駆動電圧V1, V2を生成して保持容量駆動部500に出力する。なお、第1及び第2の保持容量駆動電圧V1とV2の関係は、 $V1 < V2$ である。

【0039】

ゲートドライバ400は、タイミング制御部100から入力されるクロック信号CKV及びゲートスタート信号STVと、電圧発生部300から入力されるゲート駆動電圧に基づいて、ゲート駆動電圧を生成してLCDパネル600のゲートラインに各々出力する。

【0040】

保持容量駆動部500は、タイミング制御部100から入力されるクロック信号CKV及び制御信号(以下、STA信号)に基づいて、電圧発生部300から入力される2種類の第1及び第2の保持容量駆動電圧V1, V2を択一的に選択して保持容量駆動信号を生成してLCDパネル600の保持容量ラインに各々出力する。

【0041】

LCDパネル600は、水平方向に形成されて垂直方向に配列された複数のゲートラインと、ゲートラインと交差する垂直方向に形成されて水平方向に配列された複数のソースラインと、複数の共通電極ラインと、各々のゲートライン及びソースラインに接続されたスイッチング素子(TFT(Thin Film Transistor, 薄膜トランジスタ)という)と、液晶キャパシタC1cと、他端が保持容量ラインに接続された保持容量Cscと、を備える。なお、図1では、1つの画素に対応するスイッチング素子と、液晶キャパシタC1cと、保持容量Cscのみを示しており、同様の構成を有する他の画素の図示は、省略している。LCDパネル600は、ゲートドライバ400から入力されるゲート駆動電圧(又は走査信号)と、駆動電圧発生部300から入力される共通電極電圧VCOMと、保持容量駆動部500から入力される保持容量駆動信号と、に应答して、ソースドライバ200から入力される画像電圧を表示する。

【0042】

ゲートラインとソースラインにより囲まれた領域に配置したTFTの各ゲート端子はゲートラインに接続され、そのソース端子はソースラインに接続され、そのドレイン端子は液晶キャパシタC1cと保持容量Cscに接続されて、ゲートラインから入力される走査信号に応じてオン/オフ動作を行う。

【0043】

液晶キャパシタC1cは、TFTのターンオン動作によってソースドライバ200から入力される画像電圧と、保持容量駆動部500から保持容量ラインに入力される保持容量駆動電圧とに比例してバックライト(図示せず)から提供される光の透過率を制御する。保持容量Cscは、TFTのターンオン時にソースドライバ200から入力される画像電圧と、保持容量駆動部500から保持容量ラインに入力される保持容量駆動電圧との電圧差に応じた画素表示電圧を蓄積して液晶キャパシタC1cに印加する。

【0044】

次に、保持容量駆動部500の回路構成を図2に示して説明する。図2において、保持容量駆動部500は、シフトレジスタ510、バッファ520及び電圧レベル選択部530を有する。なお、図2は、LCDパネル600の第1の保持容量ラインSC1及び第2の保持容量ラインSC2に対応する回路構成のみを示しており、他の保持容量ラインSC3, ..., SCnに対しても同様の回路構成を適用するが、その図示は省略する。

【0045】

シフトレジスタ510は、タイミング制御部100から入力されるクロック信号CKV

10

20

30

40

50

及び S T A 信号に基づいて動作する。シフトレジスタ 5 1 0 は、クロックインバータ 5 1 1 , 5 1 4 及びインバータ 5 1 3 から構成されるフリップフロップ 5 1 7 と、クロックインバータ 5 1 2 , 5 1 6 及びインバータ 5 1 5 から構成されるフリップフロップ 5 1 8 を有する。フリップフロップ 5 1 7 は、LCD パネル 6 0 0 の第 1 の保持容量ライン S C 1 に対応し、フリップフロップ 5 1 8 は、LCD パネル 6 0 0 の第 2 の保持容量ライン S C 2 に対応する。

【 0 0 4 6 】

フリップフロップ 5 1 7 は、クロック信号 C K V 及びこれを反転した反転クロック信号 C K V B に基づいて、タイミング制御部 1 0 0 から入力される S T A 信号を所定期間ラッチした後、第 1 の出力信号 ( 以下、S R A 1 信号 ) をフリップフロップ 5 1 8 及びバッファ 5 2 0 に出力する。

10

【 0 0 4 7 】

フリップフロップ 5 1 8 は、クロック信号 C K V 及び反転クロック信号 C K V B に基づいて、フリップフロップ 5 1 7 から入力される S R A 1 信号を所定期間ラッチした後、S R A 2 信号を後段の図示しないフリップフロップ及び S C 駆動部 5 2 0 に出力する。

【 0 0 4 8 】

シフトレジスタ 5 1 0 は、上記フリップフロップ 5 1 7 , 5 1 8 の各動作により、タイミング制御部 1 0 0 から入力される S T A 信号から S R A 1 信号及び S R A 2 信号を生成してバッファ 5 2 0 に対して順次出力する。

【 0 0 4 9 】

バッファ 5 2 0 は、フリップフロップ 5 1 7 の出力段に接続されて、上記第 1 の保持容量ライン S C 1 に対応するインバータ 5 2 1 , 5 2 2 からなる第 1 のバッファ 5 2 3 と、フリップフロップ 5 1 8 の出力段に接続されて、上記第 2 の保持容量ライン S C 2 に対応するインバータ 5 2 4 ~ 5 2 6 からなる第 2 のバッファ 5 2 7 と、から構成される。

20

【 0 0 5 0 】

第 1 のバッファ 5 2 3 は、フリップフロップ 5 1 7 から入力される S R A 1 信号に応じて電圧レベル選択部 5 3 0 内の第 1 及び第 2 の保持容量駆動電圧 V 1 , V 2 を選択するタイミングを制御する。第 2 のバッファ 5 2 7 は、フリップフロップ 5 1 8 から入力される S R A 2 信号に応じて電圧レベル選択部 5 3 0 内の第 1 及び第 2 の保持容量駆動電圧 V 1 , V 2 を選択するタイミングを制御する。

30

【 0 0 5 1 】

電圧レベル選択部 5 3 0 は、第 1 のバッファ 5 2 3 の出力段に接続されて、上記第 1 の保持容量ライン S C 1 に対応するインバータ 5 3 1 と、第 2 のバッファ 5 2 7 の出力段に接続されて、上記第 2 の保持容量ライン S C 2 に対応するインバータ 5 3 2 と、から構成される。

【 0 0 5 2 】

インバータ 5 3 1 は、第 1 のバッファ 5 2 3 により制御される第 1 及び第 2 の保持容量駆動電圧 V 1 , V 2 の選択タイミングに応じて、電圧発生部 3 0 0 から入力される第 1 及び第 2 の保持容量駆動電圧 V 1 又は V 2 を選択して第 1 の保持容量ライン S C 1 に印加する。

40

【 0 0 5 3 】

インバータ 5 3 2 は、第 2 のバッファ 5 2 7 により制御される第 1 及び第 2 の保持容量駆動電圧 V 1 , V 2 の選択タイミングに応じて、電圧発生部 3 0 0 から入力される第 1 及び第 2 の保持容量駆動電圧 V 1 又は V 2 を選択して第 2 の保持容量ライン S C 2 に印加する。

【 0 0 5 4 】

次に、本実施形態 1 の液晶表示装置 1 の動作について、図 3 のタイミングチャートを参照して説明する。

【 0 0 5 5 】

図 3 において、( a ) はゲートドライバ 4 0 0 に入力されるゲートスタート信号 S T V

50

、(b)はゲートドライバ400及び保持容量駆動部500に入力されるクロック信号CKV、(c)はゲートドライバ400及び保持容量駆動部500に入力される反転クロック信号CKVB、(d)は保持容量駆動部500に入力されるSTA信号、(e)はゲートドライバ400から第1のゲートラインに出力される走査信号Gate1、(f)は保持容量駆動部500において生成されるSRA1信号、(g)は保持容量駆動部500により第1の保持容量ラインSC1に印加される電圧、(h)はLCDパネル600内の画素1に印加される画素電圧Pixel1、(i)はゲートドライバ400から第2のゲートラインに出力される走査信号Gate2、(j)は保持容量駆動部500において生成されるSRA2信号、(k)は保持容量駆動部500により第2の保持容量ラインSC2に印加される電圧、(l)はLCDパネル600内の画素2に印加される画素電圧Pixel2、をそれぞれ示す。

10

【0056】

図3(a)において、ゲートスタート信号STVは、タイミング制御部100から16.6msの間隔で出力される。すなわち、図中において、最初のゲートスタート信号STVのパルスの立ち上がりタイミング(図中の $t=0$ )から16.6ms経過後に2回目のパルスが立ち上がる。

【0057】

図3(b)において、クロック信号CKVは、図中に示すように1つのパルス幅が1水平走査期間(1H)=50 $\mu$ sである。図3(d)において、STA信号は、保持容量駆動部500の動作を制御するための信号である。

20

【0058】

図3(e)において、走査信号Gate1は、ゲートスタート信号STVに応じてゲートドライバ400から第1のゲートラインに出力される信号である。図3(f)において、SRA1信号は、STA信号に応じて第1の保持容量ラインSC1に印加する第1及び第2の保持容量駆動電圧V1、V2を選択するタイミングを設定するための信号である。図3(g)は、SRA1信号により設定されるタイミングで第1の保持容量ラインSC1に印加される第1及び第2の保持容量駆動電圧V1、V2の変化を示す。図3(h)は、LCDパネル600内の画素1に印加される画素電圧Pixel1の変化を示す。

【0059】

図3(i)において、走査信号Gate2は、ゲートスタート信号STVに応じてゲートドライバ400から第2のゲートラインに出力される信号である。図3(j)において、SRA2信号は、STA信号に応じて第2の保持容量ラインSC2に印加する第1及び第2の保持容量駆動電圧V1、V2を選択するタイミングを設定するための信号である。図3(k)は、SRA2信号により設定されるタイミングで第2の保持容量ラインSC2に印加される第1及び第2の保持容量駆動電圧V1、V2の変化を示す。図3(l)は、LCDパネル600内の画素2に印加される画素電圧Pixel2の変化を示す。

30

【0060】

SRA1信号及びSRA2信号は、画素1、2に画像信号が供給されてから次の画像信号が供給されるまでの期間内の20%以上80%以内の期間に保持容量ラインに印加する電圧をV1又はV2に変化させ、画素の電位を黒表示電位にシフトさせる信号である。

40

【0061】

図3(h)、(l)において、画素電圧Pixel1、Pixel2は、LCDパネル600内の画素1、2に印加される画像電圧を示したものである。また、図3(h)、(l)では、共通電極電圧VCOMを示しているが、その電圧レベルは一定である。

【0062】

次に、保持容量ラインに印加する電圧の変化に伴って設定される画像表示期間の画素電圧レベルと黒表示期間の画素電圧レベルの関係を図4に示す。図4に示す黒挿入期間の電圧レベルと画像表示期間の電圧レベルの変更は、保持容量ラインに印加する電圧をシフトさせることで行う。なお、本実施形態1は、ノーマリーブラックのLCDパネル600に対して記述したものである。また、本実施形態1をノーマリーホワイトのLCDパネルに

50

対して適用する場合は、画像電圧の極性を逆に印加すれば良い。

【 0 0 6 3 】

この場合、保持容量  $C_{sc}$  の容量結合を利用して画素電圧  $P_{ixel}$  をシフトさせるため、従来のオーバドライブやインパルス型駆動に比べて電力消費を低減できる。また、容量が大きいソースラインへの黒画像信号の書き込みが必要なくなるため、ソースドライバにおける消費電力の低減が可能になる。また、黒画像信号により黒表示を行う場合は、1フレーム期間以内にゲートドライバを2回走査させるため、ソースドライバやゲートドライバの駆動周波数が高くなるが、本実施形態1の駆動方法では、保持容量  $C_{sc}$  の容量結合を利用して電圧をシフトさせるだけであるため、ソースドライバやゲートドライバの駆動周波数を高くする必要がない。このことは、フレームメモリを削減することになり、

10

【 0 0 6 4 】

次に、本実施形態1における黒挿入期間の割合について、図5を参照して説明する。図5は、残像感と黒挿入期間の割合(%)の関係を示した図である。この図から明らかのように、黒挿入期間の割合を多くするに従って残像感は低減する。図中の波線は、本実施形態1において1フレーム期間内の20%以上80%以内に黒表示期間を設定することを示している。

【 0 0 6 5 】

本実施形態1では、1フレーム期間内の20%以上80%以内に黒表示期間を設定することにしたが、その根拠について図5を参照して説明する。図5において、縦軸は残像感、横軸は1フレーム期間内における黒挿入期間の割合(%)を設定する。現在開発されている高速応答に対応する液晶の応答時間は約4msであり、この4msは1フレーム期間である16.6msの約24%に相当する。図5において、黒挿入期間を80%とした場合の消費電力は、黒挿入をしない場合と比較して約5倍になる。したがって、黒挿入期間の割合は、80%を最大値とすることが妥当である。また、残像感が低減したと認識できる黒挿入期間の割合は、約20%以上とした場合であり、20%を最低値とすることが望ましい。

20

【 0 0 6 6 】

次に、本実施形態1の液晶表示装置1の具体的な動作について、図3のタイミングチャートを参照して説明する。

30

【 0 0 6 7 】

液晶表示装置1の電源がONされると、タイミング制御部100からゲートドライバ400に対して図3(a)及び(b)に示すクロック信号CKV及びゲートスタート信号STVが入力される。また、タイミング制御部100から保持容量駆動部500に対して図3(a)及び(d)に示すクロック信号CKV及びSTA信号が入力される。

【 0 0 6 8 】

ゲートドライバ400では、クロック信号CKV及びゲートスタート信号STVが入力されると、図3(e)及び(i)に示すように、ゲートスタート信号STVに応じて第1のゲートライン及び第2のゲートラインに対して走査信号Gate1、Gate2が順次出力される。また、ソースドライバ200では、タイミング制御部100から入力される画像信号に応じた画像電圧がLCDパネル600内の各ソースラインに順次出力される。以上のゲートドライバ400及びソースドライバ200の動作により、図3(h)、(l)に示す画像表示期間T1において画像信号に応じた画素電圧Pixel1, Pixel2が画素1, 2に印加される。

40

【 0 0 6 9 】

次いで、保持容量駆動部500では、クロック信号CKV及びSTA信号が入力されると、図3(f)及び(j)に示すように、STA信号が“Low”の期間では、SRA1信号により第1の電圧保持容量駆動電圧V1が選択されて保持容量ラインSC1に印加され、SRA2信号により第2の電圧保持容量駆動電圧V2が選択されて保持容量ラインSC2に印加される。

50

## 【0070】

次いで、STA信号が“Hi”の期間に保持容量駆動部500では、SRA1信号により第2の保持容量駆動電圧V2が選択されて保持容量ラインSC1に印加され、SRA2信号により第1の保持容量駆動電圧V1が選択されて保持容量ラインSC2に印加される。したがって、図3(h)、(l)の黒表示期間T2では、画素電圧Pixel1, Pixel2の各電位が黒方向(VCOM方向)の電位にシフトされる。

## 【0071】

その後、図3(d)において、STA信号は、2回目のゲートスタート信号STVの立ち上がり後も“Hi”レベルを維持し、この“Hi”期間に2回目の画像表示期間T3の画像表示が開始される。LCDパネル600は、1フレーム毎に画像信号の極性を反転する交流駆動を行っているため、2回目の画像表示期間T3では、上記画像表示期間T1の画像信号とは極性を反転した画像信号がソースドライバ200から出力される。

10

## 【0072】

この画像表示期間T3では、引き続きSRA1信号により第2の保持容量駆動電圧V2が選択されて保持容量ラインSC1に印加され、SRA2信号により第1の保持容量駆動電圧V1が選択されて保持容量ラインSC2に印加される。このため、画像表示期間T3では、画像信号に応じた画素電圧Pixel1, Pixel2が画素1, 2に印加される。

## 【0073】

そして、図3(d)において、STA信号が再び“Low”レベルの期間になると、SRA1信号により第1保持容量駆動電圧V1が選択されて保持容量ラインSC1に印加され、SRA2信号により第2保持容量駆動電圧V2が選択されて保持容量ラインSC2に印加される。したがって、図3(h)、(l)の黒表示期間T4では、画素電圧Pixel1, Pixel2の各電位が黒方向(VCOM方向)の電位にシフトされる。

20

## 【0074】

以後、以上のような動作が順次繰り返される。なお、図3では、2ライン分のゲートライン及び保持容量ラインの動作を示したが、図示しない他のゲートライン及び他の保持容量ラインも同様に駆動される。なお、図3(h)、(l)では、画素1, 2に画像信号が供給されてから次の画像信号が供給されるまでの期間内の約40%を黒表示期間とした場合を示した。

30

## 【0075】

以上のように、本実施形態1の液晶表示装置1では、保持容量駆動部500が2種類の第1及び第2の保持容量駆動電圧V1, V2を利用して、画素1, 2に画像信号が供給されてから次の画像信号が供給されるまでの期間内の20%以上80%以内に保持容量に印加する電圧レベルをシフトさせて、画素電圧Pixel1, Pixel2の各電位が黒方向の電位にシフトさせるようにした。

## 【0076】

したがって、従来は大型のTFT液晶表示パネルに適用していた黒挿入技術を、中小型のTFT液晶表示パネルのコストを上げることなく、黒挿入技術が利用可能となり、動画表示の際の残像感を低減でき、液晶表示装置のコストを低減することが可能になる。また、本実施形態1の液晶表示装置1では、画像表示期間では画像信号に応じた画像電圧を画素に印加し、黒表示期間では保持容量ラインに印加する電圧により画像電圧の電位を黒方向の電位にシフトさせる駆動方法としたため、ガンマ特性の設定が容易になる。

40

## 【0077】

なお、上記実施形態1では、画素1, 2に画像信号が供給されてから次の画像信号が供給されるまでの期間内の約40%を黒表示期間とした場合を示したが、画素1, 2に画像信号が供給されてから次の画像信号が供給されるまでの期間内の20%以上80%以内であれば、黒表示期間の割合を変更するようにしてもよい。

## 【0078】

(実施形態2)

50

上記実施形態 1 では、2 種類の第 1 及び第 2 の保持容量駆動電圧  $V_1$  ,  $V_2$  を利用して黒挿入駆動を実行する場合を示した。本実施形態 2 では、3 種類の第 1、第 2 及び第 3 の保持容量駆動電圧  $V_1$  ,  $V_2$  ,  $V_3$  を利用して黒挿入駆動を実行することに特徴がある。

【0079】

図 6 は、本発明の実施形態 2 における液晶表示装置の構成を示すブロック図である。なお、図 6 において、上記図 1 に示した液晶表示装置 1 と同一の構成部分には同一符号を付しており、その構成説明は省略する。図示のとおり、この液晶表示装置 20 は、タイミング制御部 110、ソースドライバ 200、電圧発生部 300、ゲートドライバ 400、保持容量駆動部 700 及び LCD パネル 600 を有する。なお、本実施形態 2 の液晶表示装置 20 は、携帯電話端末やパーソナルコンピュータ等の電子機器に中小型の LCD モジュールとして利用されるものとする。

10

【0080】

タイミング制御部 110 は、液晶表示装置 1 内のソースドライバ 200、電圧発生部 300、ゲートドライバ 400 及び保持容量駆動部 700 の各動作を制御する。

【0081】

保持容量駆動部 700 は、タイミング制御部 110 から入力されるクロック信号  $CKV$ 、第 1 の制御信号（以下、 $STA$  信号）及び第 2 の制御信号（以下、 $STB$  信号）に基づいて、電圧発生部 300 から入力される 3 種類の第 1、第 2 及び第 3 の保持容量駆動電圧  $V_1$  ,  $V_2$  ,  $V_3$  を択一的に選択して LCD パネル 600 内の保持容量ラインに各々印加する。なお、第 1、第 2 及び第 3 の保持容量駆動電圧  $V_1$  ,  $V_2$  ,  $V_3$  の関係は、 $V_1 > V_2 > V_3$  である。

20

【0082】

次に、保持容量駆動部 700 の回路構成を図 7 に示して説明する。図 7 において、保持容量駆動部 700 は、シフトレジスタ 710、バッファ 730 及び電圧レベル選択部 760 を有する。なお、図 7 は、LCD パネル 600 の第 1 の保持容量ライン  $SC_1$  及び第 2 の保持容量ライン  $SC_2$  に対応する回路構成のみを示しており、他の保持容量ライン  $SC_3$  ,  $\dots$  ,  $SC_n$  に対しても同様の回路構成を適用するが、その図示は省略する。

【0083】

シフトレジスタ 710 は、タイミング制御部 110 から入力されるクロック信号  $CKV$ 、 $STA$  信号及び  $STB$  信号に基づいて動作する。シフトレジスタ 710 は、クロックドインバータ 711 , 716 及びインバータ 715 から構成されるフリップフロップ 724 と、クロックドインバータ 712 , 719 及びクロックドインバータ 718 から構成されるフリップフロップ 725 と、クロックドインバータ 713 , 721 及びインバータ 720 から構成されるフリップフロップと、クロックドインバータ 714 , 723 及びインバータ 722 から構成されるフリップフロップ 727 と、を有する。フリップフロップ 724 , 726 は、LCD パネル 600 の第 1 の保持容量ライン  $SC_1$  に対応し、フリップフロップ 725 , 727 は、LCD パネル 600 の第 2 の保持容量ライン  $SC_2$  に対応する。

30

【0084】

フリップフロップ 724 は、クロック信号  $CKV$  及びこれを反転した反転クロック信号  $CKVB$  に基づいて動作して、タイミング制御部 110 から入力される  $STA$  信号を所定期間ラッチした後、第 1 の出力信号（以下、 $SRA_1$  信号）をフリップフロップ 725 及びバッファ 730 に出力し、 $SRA_1$  信号を反転した第 1 の反転出力信号（以下、反転  $SRA_1$  信号）をバッファ 730 に出力する。

40

【0085】

フリップフロップ 725 は、クロック信号  $CKV$  及び反転クロック信号  $CKVB$  に基づいて動作して、フリップフロップ 724 から入力される  $SRA_1$  信号を所定期間ラッチした後、第 2 の出力信号（以下、 $SRA_2$  信号）を後段の図示しないフリップフロップ及びバッファ 730 に出力し、 $SRA_2$  信号を反転した第 2 の反転出力信号（以下、反転  $SRA_2$  信号）をバッファ 730 に出力する。

50

## 【 0 0 8 6 】

フリップフロップ726は、クロック信号CKV及び反転クロック信号CKVBに基づいて動作して、STB信号を所定期間ラッチした後、第3の出力信号(以下、SRB1信号)をフリップフロップ727及びバッファ730に出力し、SRB1信号を反転した第3の反転出力信号(以下、反転SRB1信号)をバッファ730に出力する。

## 【 0 0 8 7 】

フリップフロップ727は、クロック信号CKV及び反転クロック信号CKVBに基づいて動作して、フリップフロップ726から入力されるSRB1信号を所定期間ラッチした後、第4の出力信号(以下、SRB2信号)を後段の図示しないフリップフロップ及びバッファ730に出力し、SRB2信号を反転した第4の反転出力信号(以下、反転SRB2信号)をバッファ730に出力する。

10

## 【 0 0 8 8 】

シフトレジスタ710は、上記フリップフロップ724~727の各動作により、タイミング制御部110から入力されるSTA信号及びSTB信号に応じたSRA1信号、反転SRA1信号、SRA2信号、反転SRA2信号、SRB1信号、反転SRB1信号、SRB2信号及び反転SRB2信号を生成してバッファ730に対して順次出力する。

## 【 0 0 8 9 】

バッファ730は、フリップフロップ724, 726の出力段に接続されて、上記第1の保持容量ラインSC1に対応する第1のバッファ749と、フリップフロップ725, 727の出力段に接続されて、上記第2の保持容量ラインSC2に対応する第2のバッファ750と、を有する。

20

## 【 0 0 9 0 】

第1のバッファ749は、V1選択制御回路749a、V2選択制御回路749b、及びV3選択制御回路749cを有する。

## 【 0 0 9 1 】

V1選択制御回路749aは、NANDゲート731及びインバータ732, 733から構成され、フリップフロップ724, 726から入力されるSRA1信号及びSRB1信号に応じて電圧レベル選択部760内の第1保持容量駆動電圧V1を選択するタイミングを制御する。

## 【 0 0 9 2 】

V2選択制御回路749bは、インバータ734~736からなり、フリップフロップ724から入力される反転SRA1信号に応じて電圧レベル選択部760内の第2の保持容量駆動電圧V2を選択するタイミングを制御する。

30

## 【 0 0 9 3 】

V3選択制御回路749cは、NANDゲート737及びインバータ738, 739からなり、フリップフロップ724, 726から入力されるSRA1信号及び反転SRB1信号に応じて電圧レベル選択部760内の第3の保持容量駆動電圧V3を選択するタイミングを制御する。

## 【 0 0 9 4 】

第2のバッファ750は、V1選択制御回路750a、V2選択制御回路750b、及びV3選択制御回路750cを有する。

40

## 【 0 0 9 5 】

V1選択制御回路750aは、NANDゲート740及びインバータ741, 742からなり、フリップフロップ725, 727から入力されるSRA2信号及び反転SRB2信号に応じて電圧レベル選択部760内の第1の保持容量駆動電圧V1を選択するタイミングを制御する。

## 【 0 0 9 6 】

V2選択制御回路750bは、インバータ743~745からなり、フリップフロップ725から入力される反転SRA2信号に応じて電圧レベル選択部760内の第2の保持容量駆動電圧V2を選択するタイミングを制御する。

50

## 【 0 0 9 7 】

V 3 選択制御回路 7 5 0 c は、N A N D ゲート 7 4 6 及びインバータ 7 4 7 , 7 4 8 からなり、フリップフロップ 7 2 5 , 7 2 7 から入力される S R A 2 信号及び S R B 2 信号に応じて電圧レベル選択部 7 6 0 内の第 3 の保持容量駆動電圧 V 3 を選択するタイミングを制御する。

## 【 0 0 9 8 】

電圧レベル選択部 7 6 0 は、第 1 のバッファ 7 4 9 の出力段に接続されて、上記第 1 の保持容量ライン S C 1 に対応する第 1 のスイッチ群 7 6 7 と、第 2 のバッファ 7 5 0 の出力段に接続されて、上記第 2 の保持容量ライン S C 2 に対応する第 2 のスイッチ群 7 6 8 を有する。

10

## 【 0 0 9 9 】

第 1 のスイッチ群 7 6 7 は、スイッチ 7 6 1 ~ 7 6 3 からなる。スイッチ 7 6 1 は、V 1 選択制御回路 7 4 9 a により制御される第 1 の保持容量駆動電圧 V 1 の選択タイミングに応じて、電圧発生部 3 0 0 から入力される第 1 の保持容量駆動電圧 V 1 を選択して第 1 の保持容量ライン S C 1 に印加する。スイッチ 7 6 2 は、V 2 選択制御回路 7 4 9 b により制御される第 2 の保持容量駆動電圧 V 2 の選択タイミングに応じて、電圧発生部 3 0 0 から入力される第 2 の保持容量駆動電圧 V 2 を選択して第 1 の保持容量ライン S C 1 に印加する。スイッチ 7 6 3 は、V 3 選択制御回路 7 4 9 c により制御される第 3 の保持容量駆動電圧 V 3 の選択タイミングに応じて、電圧発生部 3 0 0 から入力される第 3 の保持容量駆動電圧 V 3 を選択して第 1 の保持容量ライン S C 1 に印加する。

20

## 【 0 1 0 0 】

第 2 のスイッチ群 7 6 8 は、スイッチ 7 6 4 ~ 7 6 6 からなる。スイッチ 7 6 4 は、V 1 選択制御回路 7 5 0 a により制御される第 1 の保持容量駆動電圧 V 1 の選択タイミングに応じて、電圧発生部 3 0 0 から入力される第 1 の保持容量駆動電圧 V 1 を選択して第 1 の保持容量ライン S C 1 に印加する。スイッチ 7 6 5 は、V 2 選択制御回路 7 5 0 b により制御される第 2 の保持容量駆動電圧 V 2 の選択タイミングに応じて、電圧発生部 3 0 0 から入力される第 2 の保持容量駆動電圧 V 2 を選択して第 1 の保持容量ライン S C 1 に印加する。スイッチ 7 6 6 は、V 3 選択制御回路 7 5 0 c により制御される第 3 の保持容量駆動電圧 V 3 の選択タイミングに応じて、電圧発生部 3 0 0 から入力される第 3 の保持容量駆動電圧 V 3 を選択して第 1 の保持容量ライン S C 1 に印加する。

30

## 【 0 1 0 1 】

次に、本実施形態 2 の液晶表示装置の動作について、図 8 に示すタイミングチャートを参照して説明する。

## 【 0 1 0 2 】

図 8 において、( a ) はゲートドライバ 4 0 0 に入力されるゲートスタート信号 S T V 、( b ) はゲートドライバ 4 0 0 及び保持容量駆動部 7 0 0 に入力されるクロック信号 C K V 、( c ) はゲートドライバ 4 0 0 及び保持容量駆動部 7 0 0 に入力される反転クロック信号 C K V B 、( d ) は保持容量駆動部 7 0 0 に入力される S T A 信号、( e ) は保持容量駆動部 7 0 0 に入力される S T B 信号、( f ) はゲートドライバ 4 0 0 から第 1 のゲートラインに出力される走査信号 G a t e 1 、( g ) は保持容量駆動部 7 0 0 において生成される S R A 1 信号、( h ) は保持容量駆動部 7 0 0 において生成される S R B 1 信号、( i ) は保持容量駆動部 7 0 0 内のスイッチ 7 6 1 の動作、( j ) は保持容量駆動部 7 0 0 内のスイッチ 7 6 2 の動作、( k ) は保持容量駆動部 7 0 0 内のスイッチ 7 6 3 の動作、( l ) は保持容量駆動部 7 0 0 により第 1 の保持容量ライン S C 1 に印加される電圧、( m ) は L C D パネル 6 0 0 内の画素 1 に印加される画素電圧 P i x e l 1 、( n ) はゲートドライバ 4 0 0 から第 2 のゲートラインに出力される走査信号 G a t e 2 、( o ) は保持容量駆動部 7 0 0 において生成される S R A 2 信号、( p ) は保持容量駆動部 7 0 0 において生成される S R B 2 信号、( q ) は保持容量駆動部 7 0 0 内のスイッチ 7 6 4 の動作、( r ) は保持容量駆動部 7 0 0 内のスイッチ 7 6 5 の動作、( s ) は保持容量駆動部 7 0 0 内のスイッチ 7 6 6 の動作、( t ) は保持容量駆動部 7 0 0 により第 2 の保持容

40

50

量ライン S C 2 に印加される電圧、( u ) は L C D パネル 6 0 0 内の画素 2 に印加される画素電圧 P i x e l 2、をそれぞれ示す。

【 0 1 0 3 】

図 8 ( a ) において、ゲートスタート信号 S T V は、タイミング制御部 1 1 0 から 1 6 . 6 m s の間隔で出力される。すなわち、図中において、最初のゲートスタート信号 S T V のパルスの立ち上がりタイミング ( 図中の  $t = 0$  ) から 1 6 . 6 m s 経過後に 2 回目のパルスが立ち上がる。

【 0 1 0 4 】

図 8 ( b ) において、クロック信号 C K V は、図中に示すように 1 つのパルス幅が 1 水平走査期間 ( 1 H ) = 5 0  $\mu$  s である。図 8 ( d )、( e ) において、S T A 信号及び S T B 信号は、保持容量駆動部 7 0 0 の動作を制御するための信号である。

10

【 0 1 0 5 】

図 8 ( f ) において、走査信号 G a t e 1 は、ゲートスタート信号 S T V に応じてゲートドライバ 4 0 0 から第 1 のゲートラインに出力される信号である。図 8 ( g )、( h ) において、S R A 1 信号及び S R B 1 信号は、S T A 信号及び S T B 信号に応じた第 1 の保持容量ライン S C 1 に印加する第 1、第 2 及び第 3 の保持容量駆動電圧 V 1、V 2、V 3 を選択するタイミングを設定するための信号である。図 8 ( l ) は、S R A 1 信号及び S R B 1 信号により設定されるタイミングで第 1 の保持容量ライン S C 1 に印加される第 1、第 2 及び第 3 の保持容量駆動電圧 V 1、V 2、V 3 の変化を示す。図 3 ( m ) は、L C D パネル 6 0 0 内の画素 1 に印加される画素電圧 P i x e l 1 の変化を示す。

20

【 0 1 0 6 】

図 8 ( n ) において、走査信号 G a t e 2 は、ゲートスタート信号 S T V に応じてゲートドライバ 4 0 0 から第 2 のゲートラインに出力される信号である。図 8 ( o )、( p ) において、S R A 2 信号及び S R B 2 信号は、S T A 信号及び S T B 信号に応じた第 2 の保持容量ライン S C 2 に印加する第 1、第 2 及び第 3 の保持容量駆動電圧 V 1、V 2、V 3 を選択するタイミングを設定するための信号である。

【 0 1 0 7 】

図 8 ( t ) は、S R A 2 信号及び S R B 2 信号により設定されるタイミングで第 2 の保持容量ライン S C 2 に印加される第 1、第 2 及び第 3 の保持容量駆動電圧 V 1、V 2、V 3 の変化を示す。図 8 ( u ) は、L C D パネル 6 0 0 内の画素 2 に印加される画素電圧 P i x e l 2 の変化を示す。また、図 8 ( m )、( u ) では、共通電極電圧 V C O M を示しているが、その電圧レベルは一定である。

30

【 0 1 0 8 】

次に、本実施形態 2 の液晶表示装置 2 0 の具体的な動作について、図 8 のタイミングチャートを参照して説明する。

【 0 1 0 9 】

液晶表示装置 2 0 の電源が O N されると、タイミング制御部 1 1 0 からゲートドライバ 4 0 0 に対して図 8 ( a ) 及び ( b ) に示すクロック信号 C K V 及びゲートスタート信号 S T V が入力される。また、タイミング制御部 1 1 0 から保持容量駆動部 7 0 0 に対して図 8 ( a )、( d ) 及び ( e ) に示すクロック信号 C K V、S T A 信号及び S T B 信号が

40

【 0 1 1 0 】

ゲートドライバ 4 0 0 では、クロック信号 C K V 及びゲートスタート信号 S T V が入力されると、図 3 ( f ) 及び ( n ) に示すように、ゲートスタート信号 S T V に応じて第 1 のゲートライン及び第 2 のゲートラインに対して走査信号 G a t e 1、G a t e 2 が順次出力される。また、ソースドライバ 2 0 0 では、タイミング制御部 1 0 0 から入力される画像信号に応じた画像電圧が L C D パネル 6 0 0 内の各ソースラインに順次出力される。以上のゲートドライバ 4 0 0 及びソースドライバ 2 0 0 の動作により、図 8 ( m )、( u ) に示す画像表示期間 T 1 において画像信号に応じた画素電圧 P i x e l 1、P i x e l 2 が画素 1、2 に印加される。

50

## 【0111】

次いで、保持容量駆動部700では、クロック信号CKV、STA信号及びSTB信号が入力されると、図8(d)、(e)、(g)、(h)、(o)及び(p)に示すように、STA信号及びSTB信号が“Hi”の期間では、SRA1信号及びSRB1信号により第1の保持容量駆動電圧V1が選択されて保持容量ラインSC1に印加され、SRA2信号及びSRB2信号により第3の保持容量駆動電圧V3が選択されて保持容量ラインSC2に印加される。したがって、図8(m)、(u)の画像表示期間T1では、画像信号に応じた画素電圧Pixel1, Pixel2が画素1, 2に印加される。

## 【0112】

次いで、STA信号が“Low”、STB信号が“Hi”の期間では、反転SRA1信号により第2の保持容量駆動電圧V2が選択されて保持容量ラインSC1に印加され、反転SRA2信号により第2の保持容量駆動電圧V2が選択されて保持容量ラインSC2に印加される。したがって、図8(m)、(u)の黒表示期間T2では、画素電圧Pixel1, Pixel2の各電位が黒方向(VCOM方向)の電位にシフトされる。

10

## 【0113】

その後、図8(a)において、2回目のゲートスタート信号STVが立ち上がった後、2回目の画像表示期間T3の画像表示が開始される。LCDパネル600は、1フレーム毎に画像信号の極性を反転する交流駆動を行っているため、2回目の画像表示期間T3では、上記画像表示期間T1の画像信号とは極性を反転した画像信号がソースドライバ200から出力される。

20

## 【0114】

この画像表示期間T3に、図8(d)、(e)において、STA信号が“Hi”、STB信号が“Low”になると、保持容量駆動部700では、SRA1信号及び反転SRB1信号により第3の保持容量駆動電圧V3が選択されて保持容量ラインSC1に印加され、SRA2信号及び反転SRB2信号により第1の保持容量駆動電圧V1が選択されて保持容量ラインSC2に印加される。したがって、図8(m)、(u)の画像表示期間T3では、画像信号に応じた画素電圧Pixel1, Pixel2が画素1, 2に印加される。

## 【0115】

次いで、図8(d)、(e)において、STA信号が“Low”、STB信号が“Low”を継続すると、保持容量駆動部700では、反転SRA1信号により第2の保持容量駆動電圧V2が選択されて保持容量ラインSC1に印加され、反転SRA2信号により第2の保持容量駆動電圧V2が選択されて保持容量ラインSC2に印加される。したがって、図8(m)、(u)の黒表示期間T4では、画素電圧Pixel1, Pixel2の各電位が黒方向(VCOM方向)の電位にシフトされる。

30

## 【0116】

以後、以上のような動作が順次繰り返される。なお、図8では、2ライン分のゲートライン及び保持容量ラインの動作を示したが、図示しない他のゲートライン及び他の保持容量ラインも同様に駆動される。なお、図8(m)、(u)では、画素1, 2に画像信号が供給されてから次の画像信号が供給されるまでの期間内の約40%を黒表示期間とした場合を示した。

40

## 【0117】

以上のように、本実施形態2の液晶表示装置20では、保持容量駆動部700が3種類の第1、第2及び第3の保持容量駆動電圧V1, V2, V3を利用して、画素1, 2に画像信号が供給されてから次の画像信号が供給されるまでの期間内の20%以上80%以内に保持容量に印加する電圧レベルをシフトさせて、画素電圧Pixel1, Pixel2の各電位を黒方向の電位にシフトさせるようにした。

## 【0118】

したがって、従来は大型のTFT液晶表示パネルに適用していた黒挿入技術を、中小型のTFT液晶表示パネルのコストを上げることなく、黒挿入技術が利用可能となり、動画

50

表示の際の残像感を低減でき、液晶表示装置のコストを低減することが可能になる。また、本実施形態 2 の液晶表示装置 20 では、保持容量ラインにより高い第 3 の保持容量駆動電圧  $V_3$  を印加するようにしたため、画像信号のダイナミックレンジを小さくでき、液晶表示装置の消費電力を低減できる。

【0119】

なお、上記実施形態 2 では、画素 1, 2 に画像信号が供給されてから次の画像信号が供給されるまでの期間内の約 40% を黒表示期間とした場合を示したが、画素 1, 2 に画像信号が供給されてから次の画像信号が供給されるまでの期間内の 20% 以上 80% 以内であれば、黒表示期間の割合を変更するようにしてもよい。

【0120】

(実施形態 3)

上記実施形態 1 では、画素 1, 2 に画像信号が供給されてから次の画像信号が供給されるまでの期間内の後半の期間に黒挿入駆動を行う場合を示したが、本実施形態 3 では、画素 1, 2 に画像信号が供給されてから次の画像信号が供給されるまでの期間内の前半の期間に黒挿入駆動を行う場合を示す。

【0121】

本実施形態 3 の液晶表示装置及び保持容量駆動部の各構成は、上記実施形態 1 の図 1 及び図 2 に示したものと同一であるため、その図示及び構成説明は省略する。

【0122】

次に、本実施形態 3 の液晶表示装置 1 の動作について、図 9 に示すタイミングチャートを参照して説明する。

【0123】

図 9 において、(a) は保持容量ラインに印加される電圧、(b) はゲートドライバ 400 に入力されるゲートスタート信号  $STV$ 、(c) は LCD パネル 600 内の画素に印加される画素電圧  $Pixel$ 、をそれぞれ示す。なお、図 9 において、クロック信号  $CKV$ 、 $STA$  信号、 $SRA1$  信号及び  $SRA2$  信号の図示は省略する。

【0124】

図 9 (a) において、保持容量ラインに印加される電圧は、上記保持容量駆動部 500 内において、上記  $STA$  信号から生成された上記  $SRA1$  信号及び  $SRA2$  信号により 2 種類の第 1 及び第 2 の保持容量駆動電圧  $V_1$ 、 $V_2$  を選択することにより印加される電圧である。

【0125】

図 9 (b) において、ゲートスタート信号  $STV$  は、上記実施形態 1 と同様の信号である。図 9 (c) は、LCD パネル 600 内の画素に印加される画素電圧  $Pixel$  である。また、図 9 (c) では、共通電極電圧  $VCOM$  を示しているが、その電圧レベルは一定である。

【0126】

まず、図 9 (a) において、保持容量駆動部 500 では、クロック信号  $CKV$  及び  $STA$  信号が入力されると、第 1 の保持容量駆動電圧  $V_1$  が選択されて保持容量ライン  $SC$  に印加される。したがって、図 9 (c) の黒表示期間  $T_1$  では、画素電圧  $Pixel$  の電位が黒方向 ( $VCOM$  方向) の電位にシフトされる。

【0127】

次いで、図 9 (a) において、保持容量駆動部 500 では、第 1 の保持容量駆動電圧  $V_1$  が選択されて保持容量ライン  $SC$  に印加される。したがって、図 9 (c) の画像表示期間  $T_2$  では、画像信号に応じた画素電圧  $Pixel$  が画素に印加される。

【0128】

その後、図 9 (a) において、保持容量駆動部 500 では、保持容量ライン  $SC$  に印加する電圧は  $V_2$  に維持される。この時、LCD パネル 600 は、1 フレーム毎に画像信号の極性を反転する交流駆動を行っているため、2 回目の黒表示期間  $T_3$  では、極性を反転した画像信号が入力される。このため、2 回目の黒表示期間  $T_3$  では、画素電圧  $Pixel$

10

20

30

40

50

1の電位が黒方向（VCOM方向）の電位にシフトされる。

【0129】

そして、図9（a）において、保持容量駆動部500では、第1の保持容量駆動電圧V1が選択されて保持容量ラインSCに印加される。したがって、図9（c）の画像表示期間T4では、画像信号に応じた画素電圧Pixelが画素に印加される。

【0130】

以後、以上のような動作が順次繰り返される。なお、図9（c）では、画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の約50%を黒表示期間とした場合を示した。

【0131】

以上のように、本実施形態3の液晶表示装置1では、保持容量駆動部500が2種類の第1及び第2の保持容量駆動電圧V1、V2を利用して画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の20%以上80%以内に保持容量に印加する電圧レベルをシフトさせて、画素電圧Pixelの電位を黒方向の電位にシフトさせるようにした。

【0132】

したがって、従来は大型のTFT液晶表示パネルに適用していた黒挿入技術を、中小型のTFT液晶表示パネルのコストを上げることなく、黒挿入技術が利用可能となり、動画表示の際の残像感を低減でき、液晶表示装置のコストを低減することが可能になる。また、本実施形態3の液晶表示装置1では、画像表示期間では画像信号に応じた画像電圧を画素に印加し、黒表示期間では保持容量ラインに印加する電圧により画像電圧の電位を黒方向の電位にシフトさせる駆動方法としたため、ガンマ特性の設定が容易になる。

【0133】

なお、上記実施形態3では、画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の約50%を黒表示期間とした場合を示したが、画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の20%以上80%以内であれば、黒表示期間の割合を変更するようにしてもよい。

【0134】

（実施形態4）

上記実施形態2では、画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の後半の期間に黒挿入駆動を行う場合を示したが、本実施形態4では、画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の前半の期間に黒挿入駆動を行う場合を示す。

【0135】

本実施形態4の液晶表示装置及び保持容量駆動部の各構成は、上記実施形態3の図6及び図7に示したものと同一であるため、その図示及び構成説明は省略する。

【0136】

次に、本実施形態4の液晶表示装置1の動作について、図10に示すタイミングチャートを参照して説明する。

【0137】

図10において、（a）は保持容量ラインに印加される電圧、（b）はゲートドライバ400に入力されるゲートスタート信号STV、（c）はLCDパネル600内の画素に印加される画素電圧Pixel、をそれぞれ示す。なお、図9において、クロック信号CKV、STA信号、STB信号、SRA1信号、SRB1信号、SRA2信号及びSRB2信号の図示は省略する。

【0138】

図10（a）において、保持容量ラインに印加される電圧は、上記保持容量駆動部700内において、上記STA信号及びSTB信号から生成された上記SRA1信号、SRB1信号、SRA2信号及びSRB2信号により3種類の第1、第2及び第3の保持容量駆動電圧V1、V2、V3を選択することにより印加される電圧である。

10

20

30

40

50

## 【 0 1 3 9 】

図 1 0 ( b ) において、ゲートスタート信号 S T V は、上記実施形態 2 と同様の信号である。図 1 0 ( c ) は、L C D パネル 6 0 0 内の画素に印加される画素電圧 P i x e l である。また、図 1 0 ( c ) では、共通電極電圧 V C O M を示しているが、その電圧レベルは一定である。

## 【 0 1 4 0 】

まず、図 1 0 ( a ) において、保持容量駆動部 7 0 0 では、クロック信号 C K V、S T A 信号及び S T B 信号が入力されると、第 1 の保持容量駆動電圧 V 1 が選択されて保持容量ライン S C に印加される。したがって、図 1 0 ( c ) の黒表示期間 T 1 では、画素電圧 P i x e l の電位が黒方向 ( V C O M 方向 ) の電位にシフトされる。

10

## 【 0 1 4 1 】

次いで、図 1 0 ( a ) において、保持容量駆動部 7 0 0 では、第 2 の保持容量駆動電圧 V 2 が選択されて保持容量ライン S C に印加される。したがって、図 1 0 ( c ) の画像表示期間 T 2 では、画像信号に応じた画素電圧 P i x e l が画素に印加される。

## 【 0 1 4 2 】

その後、図 1 0 ( a ) において、保持容量駆動部 5 0 0 では、第 3 の保持容量駆動電圧 V 3 が選択されて保持容量ライン S C に印加される。この時、L C D パネル 6 0 0 は、1 フレーム毎に画像信号の極性を反転する交流駆動を行っているため、2 回目の黒表示期間 T 3 では、極性を反転した画像信号が入力される。このため、2 回目の黒表示期間 T 3 では、画素電圧 P i x e l の電位が黒方向 ( V C O M 方向 ) の電位にシフトされる。

20

## 【 0 1 4 3 】

そして、図 1 0 ( a ) において、保持容量駆動部 5 0 0 では、第 1 の保持容量駆動電圧 V 1 が選択されて保持容量ライン S C に印加される。したがって、図 1 0 ( c ) の画像表示期間 T 4 では、画像信号に応じた画素電圧 P i x e l が印加される。

## 【 0 1 4 4 】

以後、以上のような動作が順次繰り返される。なお、図 1 0 ( c ) では、画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の約 5 0 % を黒表示期間とした場合を示した。

## 【 0 1 4 5 】

以上のように、本実施形態 4 の液晶表示装置 2 0 では、保持容量駆動部 7 0 0 が 3 種類の第 1、第 2 及び第 3 の保持容量駆動電圧 V 1、V 2、V 3 を利用して画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の 2 0 % 以上 8 0 % 以内に保持容量に印加する電圧レベルをシフトさせて、画素電圧 P i x e l の電位を黒方向の電位にシフトさせるようにした。

30

## 【 0 1 4 6 】

したがって、従来は大型の T F T 液晶表示パネルに適用していた黒挿入技術を、中小型の T F T 液晶表示パネルのコストを上げることなく、黒挿入技術が利用可能となり、動画表示の際の残像感を低減でき、液晶表示装置のコストを低減することが可能になる。また、本実施形態 4 の液晶表示装置 2 0 では、保持容量ラインにより高い第 3 の保持容量駆動電圧 V 3 を印加するようにしたため、画像信号のダイナミックレンジを小さくでき、液晶表示装置の消費電力を低減できる。

40

## 【 0 1 4 7 】

なお、上記実施形態 4 では、画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の約 5 0 % を黒表示期間とした場合を示したが、画素に画像信号が供給されてから次の画像信号が供給されるまでの期間内の 2 0 % 以上 8 0 % 以内であれば、黒表示期間の割合を変更するようにしてもよい。

## 【 符号の説明 】

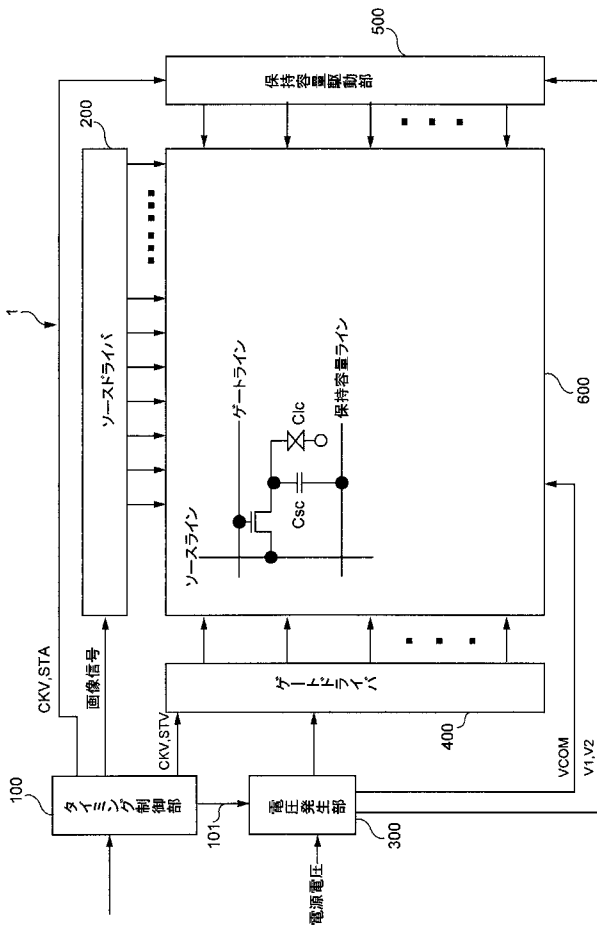
## 【 0 1 4 8 】

- 1、2 0 液晶表示装置
- 1 0 0、1 1 0 タイミング制御部

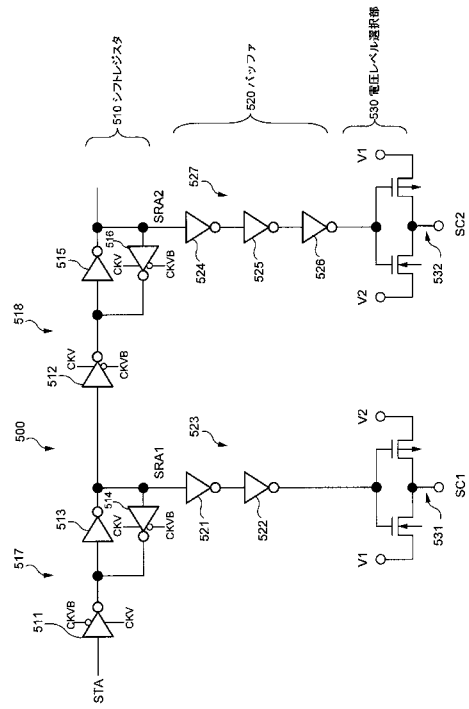
50

- 200 ソースドライバ
- 300 駆動電圧発生部
- 400 ゲートドライバ
- 500、700 保持容量駆動部
- 510、710 シフトレジスタ
- 520、730 バッファ
- 530、760 電圧レベル選択部
- 600 LCDパネル

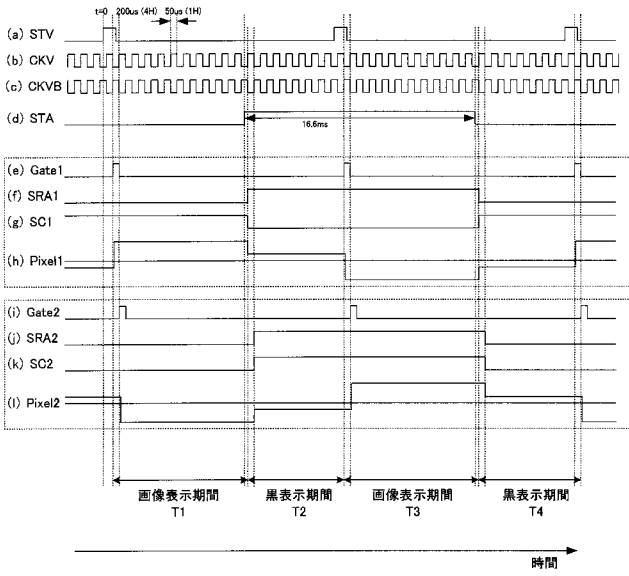
【図1】



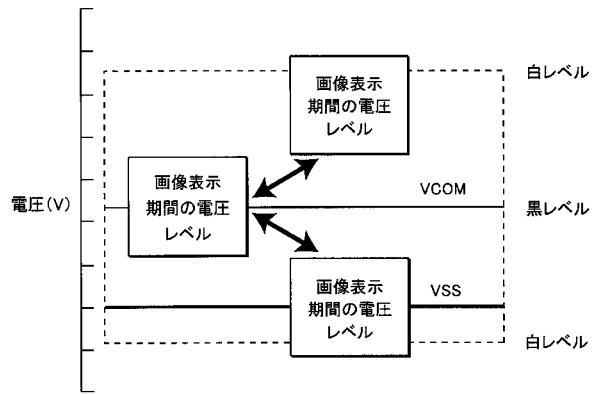
【図2】



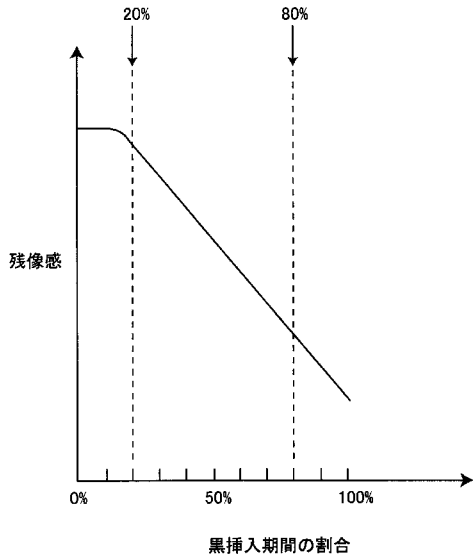
【 図 3 】



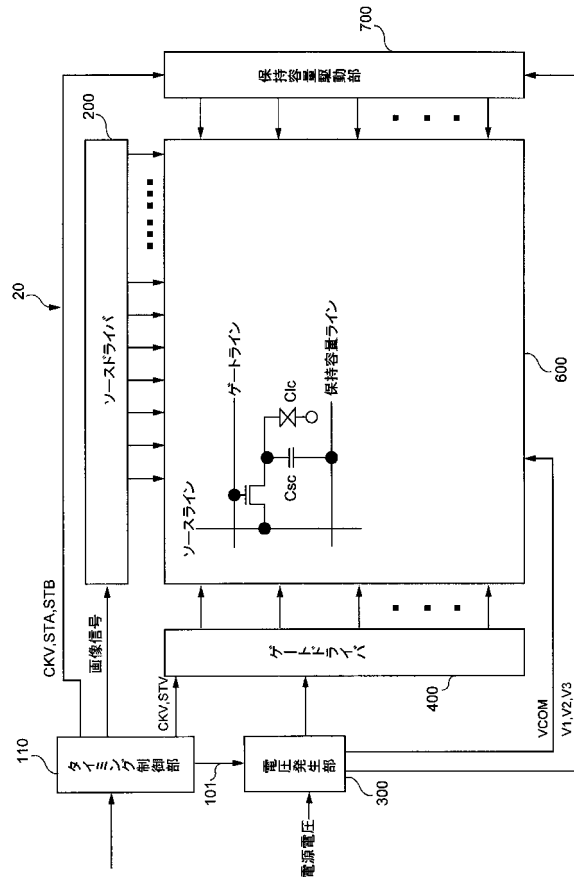
【 図 4 】



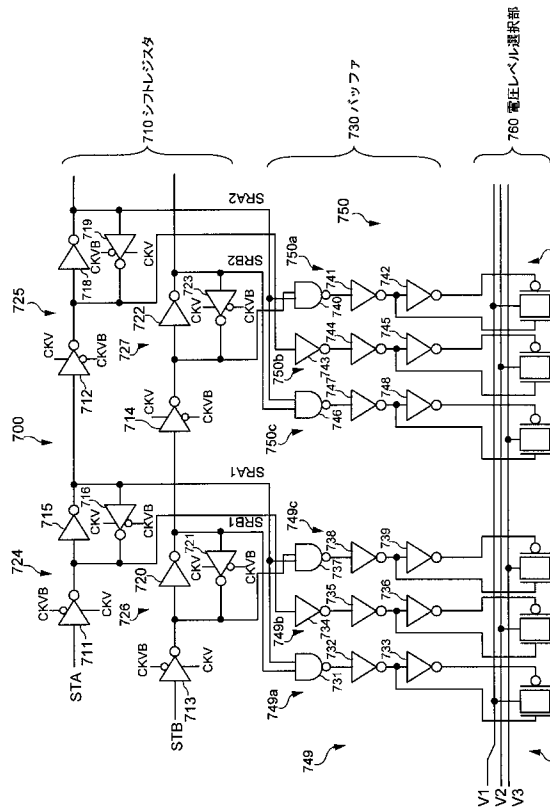
【 図 5 】



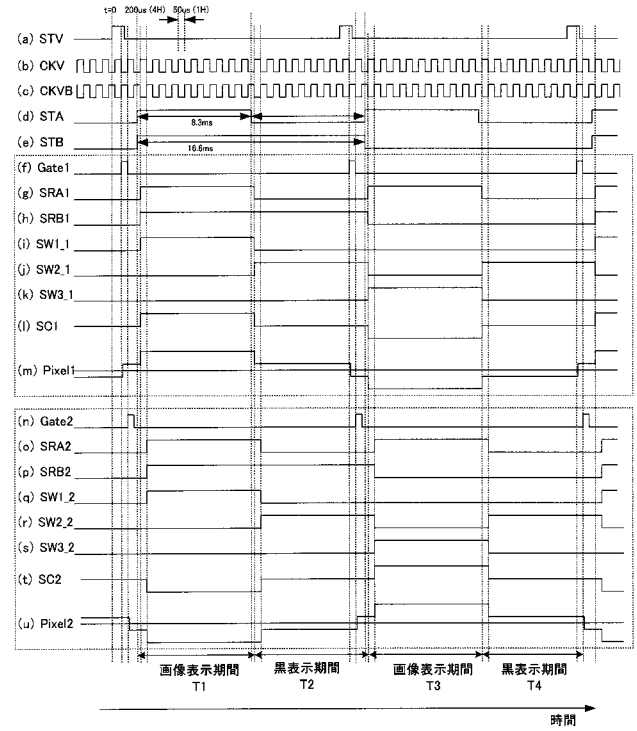
【 図 6 】



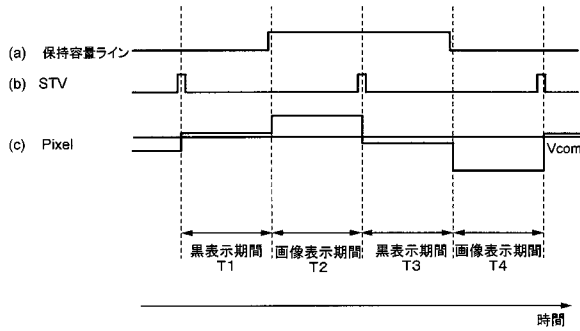
【 図 7 】



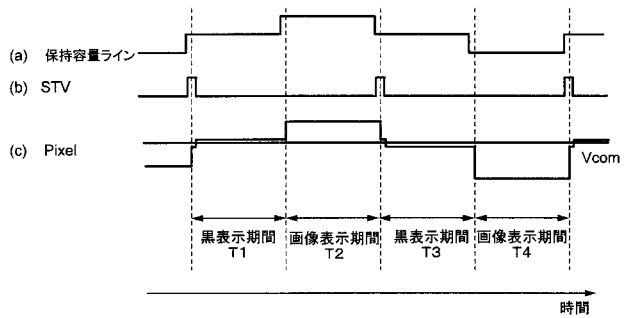
【 図 8 】



【 図 9 】



【 図 10 】



---

フロントページの続き

(51)Int.Cl.	F I	テーマコード(参考)
	G 0 9 G 3/20	6 1 1 A
	G 0 2 F 1/133	5 7 0
	G 0 2 F 1/133	5 5 0

(72)発明者 横山 良一

東京都港区六本木3 - 1 - 1 六本木ティーキューブ 日本サムスン株式会社内

Fターム(参考) 2H193 ZA04 ZA09 ZB02 ZB03 ZB14 ZB16 ZC16 ZC26 ZC39 ZD02  
ZD23 ZE02 ZE03 ZF03 ZF13 ZF21 ZF32 ZF33 ZF35 ZF60  
5C006 AA16 AC25 AC28 AF44 AF46 BB16 BC06 BF03 BF06 BF24  
BF27 FA29 FA41 FA44 FA48 FA51  
5C080 AA10 BB05 DD02 DD22 DD26 DD27 EE29 FF11 JJ02 JJ03  
JJ04 JJ05 KK02 KK07 KK47

专利名称(译)	液晶表示装置		
公开(公告)号	<a href="#">JP2012159858A</a>	公开(公告)日	2012-08-23
申请号	JP2012111480	申请日	2012-05-15
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
[标]发明人	千田みちる 横山良一		
发明人	千田 みちる 横山 良一		
IPC分类号	G09G3/36 G09G3/20 G02F1/133		
CPC分类号	G09G3/3648 G09G3/3614 G09G2300/0876 G09G2310/061 G09G2310/08 G09G2320/0261 G09G2330/021		
FI分类号	G09G3/36 G09G3/20.624.Z G09G3/20.641.R G09G3/20.612.J G09G3/20.624.B G09G3/20.611.A G02F1/133.570 G02F1/133.550		
F-TERM分类号	2H193/ZA04 2H193/ZA09 2H193/ZB02 2H193/ZB03 2H193/ZB14 2H193/ZB16 2H193/ZC16 2H193/ZC26 2H193/ZC39 2H193/ZD02 2H193/ZD23 2H193/ZE02 2H193/ZE03 2H193/ZF03 2H193/ZF13 2H193/ZF21 2H193/ZF32 2H193/ZF33 2H193/ZF35 2H193/ZF60 5C006/AA16 5C006/AC25 5C006/AC28 5C006/AF44 5C006/AF46 5C006/BB16 5C006/BC06 5C006/BF03 5C006/BF06 5C006/BF24 5C006/BF27 5C006/FA29 5C006/FA41 5C006/FA44 5C006/FA48 5C006/FA51 5C080/AA10 5C080/BB05 5C080/DD02 5C080/DD22 5C080/DD26 5C080/DD27 5C080/EE29 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ05 5C080/KK02 5C080/KK07 5C080/KK47		
优先权	1020070016086 2007-02-15 KR		
其他公开文献	JP5606491B2		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

本发明提供一种液晶显示装置，其实现了适用于中小尺寸TFT液晶显示面板的黑色插入驱动方法，减少了显示运动图像时的余像感，并降低了功耗。在液晶显示装置(1)中，使用存储电容器驱动部分(500)使用两种类型的第一和第二存储电容器驱动电压(V1, V2)将图像信号提供给像素，然后提供下一图像信号。通过在施加之前的时段内将施加到存储电容器的电压电平移位到20%或更大且80%或更小的范围内，像素电压Pixel的电位被移位到黑色方向上的电位。[选图]图1

