

(19) 日本国特許庁(JP)

再 公 表 特 許(A1)

(11) 国際公開番号

W02011/058804

発行日 平成25年3月28日(2013.3.28)

(43) 国際公開日 平成23年5月19日(2011.5.19)

(51) Int.Cl.	F I	テーマコード (参考)
G02F 1/1368 (2006.01)	G O 2 F 1/1368	2 H 0 9 2
G02F 1/1337 (2006.01)	G O 2 F 1/1337 5 O 5	2 H 2 9 0
G02F 1/1343 (2006.01)	G O 2 F 1/1343	

審査請求 有 予備審査請求 未請求 (全 30 頁)

出願番号	特願2011-540435 (P2011-540435)	(71) 出願人	000005049 シャープ株式会社
(21) 国際出願番号	PCT/JP2010/064709		大阪府大阪市阿倍野区長池町22番22号
(22) 国際出願日	平成22年8月30日(2010.8.30)	(74) 代理人	100101683 弁理士 奥田 誠司
(31) 優先権主張番号	特願2009-260462 (P2009-260462)	(74) 代理人	100155000 弁理士 喜多 修市
(32) 優先日	平成21年11月13日(2009.11.13)	(74) 代理人	100139930 弁理士 山下 亮司
(33) 優先権主張国	日本国(JP)	(74) 代理人	100125922 弁理士 三宅 章子
		(72) 発明者	田代 国広 大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内

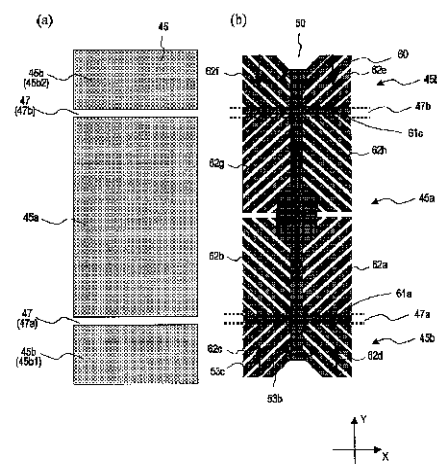
最終頁に続く

(54) 【発明の名称】 液晶表示装置

(57) 【要約】

輝度が高く、表示品質の優れた液晶表示装置を提供することを目的とする。本発明による液晶表示装置における共通電極(45)は、第1共通電極(45a)と第2共通電極(45b)とを含み、画素電極(60)は、第1幹部(61a)と、第2幹部(61b)と、第1方向に延びる複数の第1枝部(62a)と、第2方向に延びる複数の第2枝部(62b)と、第3方向に延びる複数の第3枝部(62c)と、第4方向に延びる複数の第4枝部(62d)とを含み、TFT基板(10)の面に垂直な方向から画素を見た場合、第1共通電極(45a)と第2共通電極(45b)との境界が、画素電極(60)の第1幹部(61a)と重なり、且つ第1幹部(61a)の延びる方向と同じ方向に延びている。

【図6】



【特許請求の範囲】**【請求項 1】**

画素の中に配置された画素電極を有する T F T 基板と、
前記画素電極に対向する共通電極を有する対向基板と、
前記 T F T 基板と前記対向基板との間に設けられた垂直配向型の液晶層と、を備え、
前記共通電極は、第 1 共通電極と、前記第 1 共通電極とは異なる電圧を印加することが可能な第 2 共通電極とを含み、

前記画素電極は、第 1 幹部と、第 2 幹部と、前記第 1 幹部または前記第 2 幹部から第 1 方向に延びる複数の第 1 枝部と、前記第 1 幹部または前記第 2 幹部から第 2 方向に延びる複数の第 2 枝部と、前記第 1 幹部または前記第 2 幹部から第 3 方向に延びる複数の第 3 枝部と、前記第 1 幹部または前記第 2 幹部から第 4 方向に延びる複数の第 4 枝部とを含み、
前記第 1 方向、前記第 2 方向、前記第 3 方向、及び前記第 4 方向は、互いに異なる方向であり、

前記 T F T 基板の面に垂直な方向から前記画素を見た場合、前記第 1 共通電極と前記第 2 共通電極との境界が、前記画素電極の前記第 1 幹部と重なり、且つ前記第 1 幹部の延びる方向と同じ方向に延びている、液晶表示装置。

【請求項 2】

前記第 1 幹部の延びる方向と、前記第 1 方向、前記第 2 方向、前記第 3 方向、及び前記第 4 方向とが、それぞれ、 45° 、 135° 、 225° 、及び 315° 異なる、請求項 1 に記載の液晶表示装置。

【請求項 3】

前記第 1 共通電極と前記第 2 共通電極との前記境界にスリットが形成されており、

前記画素電極と前記共通電極との間に電圧が印加された場合、前記第 1 共通電極、前記第 2 共通電極、及び前記スリットによって規定される液晶配向のダイレクタの方位に対し、前記複数の第 1 枝部、前記複数の第 2 枝部、前記複数の第 3 枝部、及び前記複数の第 4 枝部のそれぞれによって規定される液晶配向のダイレクタの方位が鋭角をなす、請求項 1 または 2 に記載の液晶表示装置。

【請求項 4】

前記鋭角が略 45° である、請求項 3 に記載の液晶表示装置。

【請求項 5】

前記画素電極は、前記第 1 方向に延びる複数の第 5 枝部と、前記第 2 方向に延びる複数の第 6 枝部と、前記第 3 方向に延びる複数の第 7 枝部と、前記第 4 方向に延びる複数の第 8 枝部とを含む、請求項 1 から 4 のいずれかに記載の液晶表示装置。

【請求項 6】

前記画素電極と前記共通電極との間に電圧が印加された場合、前記複数の第 1 枝部、前記複数の第 2 枝部、前記複数の第 3 枝部、及び前記複数の第 4 枝部によって、液晶の配向方向が互いに異なる 4 つのドメインが形成され、前記複数の第 5 枝部、前記複数の第 6 枝部、前記複数の第 7 枝部、及び前記複数の第 8 枝部によって、液晶の配向方向が互いに異なる他の 4 つのドメインが形成される、請求項 5 に記載の液晶表示装置。

【請求項 7】

前記 T F T 基板の面に垂直な方向から前記画素を見た場合、前記複数の第 1 枝部と前記複数の第 2 枝部と前記複数の第 7 枝部と前記複数の第 8 枝部とが前記第 1 共通電極と重なるように配置されており、前記複数の第 3 枝部と前記複数の第 4 枝部と前記複数の第 5 枝部と前記複数の第 6 枝部とが前記第 2 共通電極と重なるように配置されている、請求項 5 または 6 に記載の液晶表示装置。

【請求項 8】

前記画素内において、前記第 2 共通電極が前記第 1 共通電極を挟んで配置された第 1 電極部分及び第 2 電極部分からなり、

前記 T F T 基板の面に垂直な方向から前記画素を見た場合、前記複数の第 3 枝部及び前記複数の第 4 枝部が前記第 1 電極部分と重なるように配置されており、前記複数の第 5 枝

10

20

30

40

50

部及び前記複数の第 6 枝部が前記第 2 電極部分と重なるように配置されている、請求項 7 に記載の液晶表示装置。

【請求項 9】

前記画素電極が第 3 幹部及び第 4 幹部を有し、前記複数の第 5 枝部、前記複数の第 6 枝部、前記複数の第 7 枝部、及び前記複数の第 8 枝部が、前記第 3 幹部または前記第 4 幹部から延びている、請求項 8 に記載の液晶表示装置。

【請求項 10】

前記 TFT 基板の面に垂直な方向から前記画素を見た場合、前記第 2 共通電極の前記第 1 電極部分と前記第 1 共通電極との境界が、前記第 1 幹部と重なり、且つ前記第 1 幹部の延びる方向と同じ方向に延びており、前記第 2 共通電極の前記第 2 電極部分と前記第 1 共通電極との境界が、前記第 3 幹部と重なり、且つ前記第 3 幹部の延びる方向と同じ方向に延びている、請求項 9 に記載の液晶表示装置。

10

【請求項 11】

前記画素と隣り合う他の画素を有し、

前記他の画素は、前記第 2 共通電極の一部を含み、

前記 TFT 基板の面に垂直な方向から前記画素及び前記他の画素を見た場合、前記画素の前記第 1 共通電極と前記他の画素の第 1 共通電極との間に、前記画素の前記第 2 共通電極及び前記他の画素の第 2 共通電極が配置されている、請求項 1 から 7 のいずれかに記載の液晶表示装置。

【請求項 12】

前記画素の前記第 2 共通電極と前記他の画素の前記第 2 共通電極との境界線に対して、前記画素の前記画素電極の形状と前記他の画素の画素電極の形状とが対称である、請求項 11 に記載の液晶表示装置。

20

【請求項 13】

前記画素の前記第 2 共通電極と前記他の画素の前記第 2 共通電極との間にスリットが形成されている、請求項 11 または 12 に記載の液晶表示装置。

【請求項 14】

前記画素と隣り合う他の画素を有し、

前記他の画素は、前記第 2 共通電極の一部を含み、

前記 TFT 基板の面に垂直な方向から前記画素及び前記他の画素を見た場合、前記画素の前記第 1 共通電極と前記他の画素の第 1 共通電極との間に、前記画素の前記第 2 共通電極が配置されており、前記画素の前記第 2 共通電極と前記他の画素の第 2 共通電極との間に、前記他の画素の前記第 1 共通電極が配置されている、請求項 1 から 7 のいずれかに記載の液晶表示装置。

30

【請求項 15】

前記画素の前記第 1 共通電極と前記他の画素の前記第 2 共通電極との間にスリットが形成されている、請求項 14 に記載の液晶表示装置。

【請求項 16】

前記 TFT 基板及び前記対向基板の少なくとも一方の前記液晶層側の面上に、電圧無印加時の液晶の配向方向を規定する配向維持層が形成されており、

40

前記配向維持層が、液晶層に含まれる光重合性モノマーを、前記液晶層に電圧を印加しながら光重合させて得られたポリマーによって形成されている、請求項 1 から 15 のいずれかに記載の液晶表示装置。

【請求項 17】

複数の画素を含む表示領域と、前記表示領域の外側に位置する周辺領域を有し、

前記第 1 共通電極及び前記第 2 共通電極のそれぞれが、前記表示領域において互いに平行に線状に延びる複数の部分に分割されており、

前記第 1 共通電極の前記複数の部分と前記第 2 共通電極の前記複数の部分とが互い違いに配置されており、

前記周辺領域において、前記第 1 共通電極の前記複数の部分どうしが接続され且つ第 1

50

端子部に接続され、前記第 2 共通電極の前記複数の部分どうしが接続され且つ第 2 端子部に接続されており、

前記周辺領域における前記第 1 共通電極の配線経路と前記第 2 共通電極の配線経路とが略対称に配置されている、請求項 1 から 16 のいずれかに記載の液晶表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、液晶表示装置に関する。

【背景技術】

【0002】

現在、広視野角特性を有する液晶表示装置として、横電界モードである IPS (In - Plane - Switching) モードまたは FFS (Fringe Field Switching) モードを利用した液晶表示装置や、垂直配向モードである VA (Vertical Alignment) モードを利用した液晶表示装置などが開発されている。中でも VA モードは高コントラスト比を実現できるため、多くの液晶表示装置に採用されている。

【0003】

VA モードの液晶表示装置には、1つの画素の中に液晶の配向方向が互いに異なる複数のドメインが形成される MVA (Multidomain Vertical Alignment) モードの液晶表示装置や、画素の中心部の電極上に形成されたりベット等を中心として、液晶の配向方向を放射状に連続的に異ならせる CPA (Continuous Pinwheel Alignment) モードの液晶表示装置などがある。

【0004】

MVA モードの液晶表示装置の例が特許文献 1 に記載されている。特許文献 1 の液晶表示装置では、互いに直交する 2 つの方向に延びる配向規制手段が配置され、これにより、クロスニコルに配置された一对の偏光板の偏光軸 (透過軸) に対して液晶ドメインを代表するディレクタの方位角が 45° をなす 4 つの液晶ドメインが、1つの画素内に形成される。方位角の 0° を一方の偏光板の偏光軸の方向とし、反時計回りを正の方位とすると、この 4 つの液晶ドメインのディレクタの方位角は、 45° 、 135° 、 225° 、 315° となる。このように、1つの画素に 4 つのドメインを形成する構成を 4 分割配向構造または単に 4D 構造という。

【0005】

MVA モードの液晶表示装置の他の例が、特許文献 2 に記載されている。この特許文献の液晶表示装置では、画素電極 (櫛歯状画素電極またはフィッシュボーン型画素電極とも呼ぶ) に、方位角 45° 、 135° 、 225° 、及び 315° 方向に延びる多くの微細なスリット (切り込み) が入れられている。このようなスリットに対して平行に液晶を配向させることにより、4 分割配向構造が実現される。

【0006】

VA モードの液晶表示装置においては、正面方向からの表示品位と斜め方向からの表示品位との差が顕著となることがあり得る。特に中間調表示において、斜め方向から見たときの色味やガンマ特性といった表示特性が、正面方向の表示特性と大きく異なる場合がある。液晶分子の光学軸方向は分子長軸方向であり、中間調表示時には液晶分子の光学軸方向は基板の主面に対してある程度傾いた状態となるため、この状態で表示を正面から見た場合と斜めから見た場合とでは、表示特性が異なってしまう。

【0007】

具体的には、斜め方向からみた表示画像は正面方向からみた表示画像と比べて全体的に白っぽく見える。このような現象は「白浮き」とも呼ばれている。例えば、人間の顔を表示する場合、正面方向からは人間の顔の表情等が違和感なく視認されていても、斜め方向から見ると全体的に白っぽく見え、肌色の微妙な階調表現が白く潰れてしまっていることがある。

10

20

30

40

50

【 0 0 0 8 】

このような白浮きを改善するための技術を有する液晶表示装置が、特許文献 3 ～ 5 に記載されている。これらの液晶表示装置では、1つの画素を、それぞれが副画素電極を含む複数（例えば2つ）の副画素に分割し、複数の副画素電極に互いに異なる電位が与えられる。

【 0 0 0 9 】

特許文献 3 に開示されている液晶表示装置では、2つの副画素電極は、異なるスイッチング素子を介して異なるソース配線に接続され、互いに異なる電位が印加されるように駆動される。このように副画素電極の電位が異なることにより、副画素の液晶層に印加される電圧が互いに異なるため、副画素の透過率を互いに異ならせることができる。これにより、白浮きの改善が実現されるとされている。

10

【 0 0 1 0 】

特許文献 4 に開示されている液晶表示装置では、2つの副画素電極のそれぞれに対応するように2つのスイッチング素子が配置され、2つのスイッチング素子には異なるゲート配線が接続されている。2つのゲート配線のオン時刻の少なくとも一部を異ならせることにより、2つの副画素電極の電位が異なるように駆動がなされる。

【 0 0 1 1 】

特許文献 5 に開示されている液晶表示装置では、2つの副画素電極のそれぞれに対応するように複数の補助容量線が配置されており、副画素電極と、それに対応する補助容量配線との間に補助容量が形成される。複数の補助容量配線には異なるCS電圧が供給され、これにより液晶層の実効印加電圧が変化する。

20

【 先行技術文献 】

【 特許文献 】

【 0 0 1 2 】

【 特許文献 1 】 特開平 1 1 - 2 4 2 2 2 5 号公報

【 特許文献 2 】 特開 2 0 0 2 - 3 5 7 8 3 0 号公報

【 特許文献 3 】 特開 2 0 0 6 - 2 0 9 1 3 5 号公報

【 特許文献 4 】 特開 2 0 0 6 - 1 3 9 2 8 8 号公報

【 特許文献 5 】 特開 2 0 0 4 - 6 2 1 4 6 号公報

【 発明の概要 】

30

【 発明が解決しようとする課題 】

【 0 0 1 3 】

特許文献 3 の液晶表示装置では画素の列ごとに2つのソース配線を設ける必要があり、ソース配線の数が増大する。また、特許文献 4 の液晶表示装置では、画素の行ごとに2つのゲート配線を設ける必要があり、ゲート配線の数が増大する。さらに、特許文献 3 および 4 の液晶表示装置では、副画素電極ごとにTFTを設ける必要がある。このため、これらの液晶表示装置では表示領域の開口率が低下してしまう。

【 0 0 1 4 】

また、特許文献 5 の液晶表示装置では、副画素の液晶層の印加電圧はCS電圧の差ほどは異なる。特に、TFTのゲート・ドレイン容量が大きい場合、CS電圧が異なっても副画素の液晶層の実効印加電圧の差はそれほど大きくなり、副画素の透過率の差が十分に大きくなり、この場合、副画素の階調特性を十分に調整しようとすると、消費電力が増大することとなり、効率的に白浮きを改善することは難しい。

40

【 0 0 1 5 】

本発明は、上記課題を鑑みてなされたものであり、その目的は、効率的に白浮きを改善するとともに透過率の低下を抑えることのできる液晶表示装置を提供することにある。

【 課題を解決するための手段 】

【 0 0 1 6 】

本発明による液晶表示装置は、画素の中に配置された画素電極を有するTFT基板と、前記画素電極に対向する共通電極を有する対向基板と、前記TFT基板と前記対向基板と

50

の間に設けられた垂直配向型の液晶層と、を備え、前記共通電極は、第1共通電極と、前記第1共通電極とは異なる電圧を印加することが可能な第2共通電極とを含み、前記画素電極は、第1幹部と、第2幹部と、前記第1幹部または前記第2幹部から第1方向に延びる複数の第1枝部と、前記第1幹部または前記第2幹部から第2方向に延びる複数の第2枝部と、前記第1幹部または前記第2幹部から第3方向に延びる複数の第3枝部と、前記第1幹部または前記第2幹部から第4方向に延びる複数の第4枝部とを含み、前記第1方向、前記第2方向、前記第3方向、及び前記第4方向は、互いに異なる方向であり、前記TFT基板の面に垂直な方向から前記画素を見た場合、前記第1共通電極と前記第2共通電極との境界が、前記画素電極の前記第1幹部と重なり、且つ前記第1幹部の延びる方向と同じ方向に延びている。

10

【0017】

ある実施形態では、前記第1幹部の延びる方向と、前記第1方向、前記第2方向、前記第3方向、及び前記第4方向とが、それぞれ、 45° 、 135° 、 225° 、及び 315° 異なる。

【0018】

ある実施形態では、前記第1共通電極と前記第2共通電極との前記境界にスリットが形成されており、前記画素電極と前記共通電極との間に電圧が印加された場合、前記第1共通電極、前記第2共通電極、及び前記スリットによって規定される液晶配向のダイレクタの方位に対し、前記複数の第1枝部、前記複数の第2枝部、前記複数の第3枝部、及び前記複数の第4枝部のそれぞれによって規定される液晶配向のダイレクタの方位が鋭角をなす。

20

【0019】

ある実施形態では、前記鋭角が略 45° である。

【0020】

ある実施形態では、前記画素電極は、前記第1方向に延びる複数の第5枝部と、前記第2方向に延びる複数の第6枝部と、前記第3方向に延びる複数の第7枝部と、前記第4方向に延びる複数の第8枝部とを含む。

【0021】

ある実施形態では、前記画素電極と前記共通電極との間に電圧が印加された場合、前記複数の第1枝部、前記複数の第2枝部、前記複数の第3枝部、及び前記複数の第4枝部によって、液晶の配向方向が互いに異なる4つのドメインが形成され、前記複数の第5枝部、前記複数の第6枝部、前記複数の第7枝部、及び前記複数の第8枝部によって、液晶の配向方向が互いに異なる他の4つのドメインが形成される。

30

【0022】

ある実施形態では、前記TFT基板の面に垂直な方向から前記画素を見た場合、前記複数の第1枝部と前記複数の第2枝部と前記複数の第7枝部と前記複数の第8枝部とが前記第1共通電極と重なるように配置されており、前記複数の第3枝部と前記複数の第4枝部と前記複数の第5枝部と前記複数の第6枝部とが前記第2共通電極と重なるように配置されている。

【0023】

ある実施形態では、前記画素内において、前記第2共通電極が前記第1共通電極を挟んで配置された第1電極部分及び第2電極部分からなり、前記TFT基板の面に垂直な方向から前記画素を見た場合、前記複数の第3枝部及び前記複数の第4枝部が前記第1電極部分と重なるように配置されており、前記複数の第5枝部及び前記複数の第6枝部が前記第2電極部分と重なるように配置されている。

40

【0024】

ある実施形態では、前記画素電極が第3幹部及び第4幹部を有し、前記複数の第5枝部、前記複数の第6枝部、前記複数の第7枝部、及び前記複数の第8枝部が、前記第3幹部または前記第4幹部から延びている。

【0025】

50

ある実施形態では、前記 T F T 基板の面に垂直な方向から前記画素を見た場合、前記第 2 共通電極の前記第 1 電極部分と前記第 1 共通電極との境界が、前記第 1 幹部と重なり、且つ前記第 1 幹部の延びる方向と同じ方向に延びており、前記第 2 共通電極の前記第 2 電極部分と前記第 1 共通電極との境界が、前記第 3 幹部と重なり、且つ前記第 3 幹部の延びる方向と同じ方向に延びている。

【 0 0 2 6 】

ある実施形態は、前記画素と隣り合う他の画素を有し、前記他の画素は、前記第 2 共通電極の一部を含み、前記 T F T 基板の面に垂直な方向から前記画素及び前記他の画素を見た場合、前記画素の前記第 1 共通電極と前記他の画素の第 1 共通電極との間に、前記画素の前記第 2 共通電極及び前記他の画素の第 2 共通電極が配置されている。

10

【 0 0 2 7 】

ある実施形態では、前記画素の前記第 2 共通電極と前記他の画素の前記第 2 共通電極との境界線に対して、前記画素の前記画素電極の形状と前記他の画素の画素電極の形状とが対称である。

【 0 0 2 8 】

ある実施形態では、前記画素の前記第 2 共通電極と前記他の画素の前記第 2 共通電極との間にスリットが形成されている。

【 0 0 2 9 】

ある実施形態は、前記画素と隣り合う他の画素を有し、前記他の画素は、前記第 2 共通電極の一部を含み、前記 T F T 基板の面に垂直な方向から前記画素及び前記他の画素を見た場合、前記画素の前記第 1 共通電極と前記他の画素の第 1 共通電極との間に、前記画素の前記第 2 共通電極が配置されており、前記画素の前記第 2 共通電極と前記他の画素の第 2 共通電極との間に、前記他の画素の前記第 1 共通電極が配置されている。

20

【 0 0 3 0 】

ある実施形態は、前記画素と隣り合う他の画素を有し、前記画素の前記共通電極と前記他の画素の共通電極との間にスリットが形成されている。

【 0 0 3 1 】

ある実施形態では、前記 T F T 基板及び前記対向基板の少なくとも一方の前記液晶層側の面上に、電圧無印加時の液晶の配向方向を規定する配向維持層が形成されており、前記配向維持層が、液晶層に含まれる光重合性モノマーを、前記液晶層に電圧を印加しながら光重合させて得られたポリマーによって形成されている。

30

【 0 0 3 2 】

ある実施形態は、複数の画素を含む表示領域と、前記表示領域の外側に位置する周辺領域を有し、前記第 1 共通電極及び前記第 2 共通電極のそれぞれが、前記表示領域において互いに平行に線状に延びる複数の部分に分割されており、前記第 1 共通電極の前記複数の部分と前記第 2 共通電極の前記複数の部分とが互い違いに配置されており、前記周辺領域において、前記第 1 共通電極の前記複数の部分どうしが接続され且つ第 1 端子部に接続され、前記第 2 共通電極の前記複数の部分どうしが接続され且つ第 2 端子部に接続されており、前記周辺領域における前記第 1 共通電極の配線経路と前記第 2 共通電極の配線経路とが略対称に配置されている。

40

【 発明の効果 】

【 0 0 3 3 】

本発明によれば、白浮き及び透過率の低下が改善された液晶表示装置を提供することができる。

【 図面の簡単な説明 】

【 0 0 3 4 】

【 図 1 】 本発明の実施形態による液晶表示装置 1 0 0 の構成を模式的に示した斜視図である。

【 図 2 】 液晶表示装置 1 0 0 における複数の画素 5 0 の構成を模式的に表した平面図である。

50

【図 3】本発明の実施形態 1 における画素 50 の画素電極 60 の構成を表した平面図である。

【図 4】実施形態 1 における画素 50 の図 3 における A - A' 断面の構成を表した断面図である。

【図 5】(a) は、実施形態 1 の画素 50 における共通電極 45 の形状を表した平面図であり、(b) は、画素 50 における画素電極 60 と共通電極 45 との配置関係を表した平面図である。

【図 6】本発明の液晶表示装置 100 における共通電極 45 の配置形態を表した平面図である。

【図 7】(a) ~ (c) は、実施形態 1 の液晶表示装置 100 における液晶の配向を説明するための図である。

【図 8】(a) は、参考例の液晶表示装置の画素における共通電極 45 の形状を表した平面図であり、(b) は、画素における画素電極 60 と共通電極 45 との配置関係を表した平面図である。

【図 9】(a) ~ (c) は、参考例の液晶表示装置における液晶の配向を説明するための図である。

【図 10】(a) は、本発明による液晶表示装置の実施形態 2 の画素 50 における共通電極 45 の形状を表した平面図であり、(b) は、実施形態 2 の画素 50 における画素電極 60 の形状を表した平面図である。

【図 11】(a) は、実施形態 2 における隣り合う 2 つの画素 50 の共通電極 45 の形状を表した平面図であり、(b) は、2 つの画素 50 における画素電極 60 と共通電極 45 との配置関係を表した平面図である。

【図 12】(a) ~ (c) は、第 2 参考例の液晶表示装置における共通電極の構成、及び液晶の配向を説明するための図である。

【図 13】(a) ~ (c) は、実施形態 2 の液晶表示装置 100 における液晶の配向を説明するための図である。

【図 14】(a) は、本発明の実施形態 3 の液晶表示装置 100 における隣り合う 2 つの画素 50 の共通電極 45 の形状を表した平面図であり、(b) は、2 つの画素 50 における画素電極 60 と共通電極 45 との配置関係を表した平面図である。

【図 15】(a) 及び (b) は、実施形態 3 の液晶表示装置 100 における液晶の配向を説明するための図である。

【発明を実施するための形態】

【0035】

以下、図面を参照して、本発明の実施形態による液晶表示装置 100 を説明する。ただし、本発明は、以下の実施形態に限定されるものではない。

【0036】

図 1 は液晶表示装置 100 の構成を模式的に表した斜視図であり、図 2 は液晶表示装置 100 の複数の画素 50 の構成を模式的に表した平面図である。

【0037】

図 1 に示すように、液晶表示装置 100 は、液晶層 30 を挟んで互いに対向する TFT 基板 10 及び対向基板（カラーフィルタ（CF）基板）20 と、TFT 基板 10 及び対向基板 20 のそれぞれの外側に配置された偏光板 26 及び 27 と、表示用の光を偏光板 26 に向けて出射するバックライトユニット 28 とを備えている。

【0038】

液晶表示装置 100 は、図 2 に示すように、X 方向（図の左右方向）及び Y 方向（図の上下方向）に沿ってマトリクス状に配置された複数の画素 50 によって、ノーマリブラックモードで表示を行う垂直配向型の液晶表示装置である。画素 50 は、赤（R）、緑（G）、青（B）の 3 原色からなる表示の最小単位における R、G、B のうちの 1 色の表示領域に対応している。なお、表示の最小単位を 4 つ以上の原色によって構成することも可能であり（多原色表示）、その場合、画素 50 は表示の最小単位を構成する複数の原色のう

10

20

30

40

50

ちの 1 つの表示領域に対応する。

【0039】

TFT 基板 10 には、複数の走査線（ゲートバスライン）14 と複数の信号線（データバスライン）16 とが、互いに直交するように配置されている。複数の走査線 14 と複数の信号線 16 との交点それぞれの付近には、能動素子である TFT 12 が画素 50 毎に形成されている。各画素 50 には、TFT 12 のドレイン電極に電氣的に接続された、例えば ITO（Indium Tin Oxide）や IZO（Indium Zinc Oxide）からなる画素電極 60 が配置されている。隣り合う 2 つの走査線 14 の間に、走査線 14 と平行に延びる補助容量線（補助容量バスライン、Cs ラインとも呼ぶ）18 が配置されていてもよい。

10

【0040】

複数の走査線 14 及び複数の信号線 16 は、それぞれ図 1 に示した走査線駆動回路 22 及び信号線駆動回路 23 に接続されており、走査線駆動回路 22 及び信号線駆動回路 23 は、制御回路 24 に接続されている。制御回路 24 による制御に応じて、走査線駆動回路 22 から走査線 14 に、TFT 12 のオン - オフを切り替える走査信号が供給される。また、制御回路 24 による制御に応じて、信号線駆動回路 23 から複数の信号線 16 に表示信号（画素電極 60 への印加電圧）が供給される。

【0041】

TFT 基板 10 は、図 4 に示すように、透明基板 32、絶縁層 34、及び液晶を基板面に垂直に配向させるための配向膜（垂直配向膜）36 を備えており、走査線 14 は透明基板 32 と絶縁層 34 との間に、画素電極 60 は絶縁層 34 と配向膜 36 との間に配置されている。また、対向基板 20 は、透明基板 42、カラーフィルタ 44、共通電極（対向電極）45、及び垂直配向膜である配向膜 46 を備えている。カラーフィルタ 44 は、3 原色表示の場合、それぞれが画素に対応して配置された R（赤）フィルタ、G（緑）フィルタ、及び B（青）フィルタを含む。共通電極 45 は、複数の画素電極 60 を覆うように形成されており、共通電極 45 と各画素電極 60 との間に与えられる電位差に応じて両電極の間の液晶分子が画素毎に配向し、表示がなされる。

20

【0042】

液晶層 30 は、負の誘電率異方性（ $\Delta\epsilon < 0$ ）を有するネマティック液晶を含んでいる。液晶層 30 の液晶は、電圧無印加時には配向膜 36 及び 46 の作用により、TFT 基板 10 または対向基板 20 の基板面に対してほぼ垂直に配向する。なお、2 つの配向膜 36 及び 46 のうちの一方のみが形成された実施形態もあり得る。

30

【0043】

配向膜 36 及び 46 は、それぞれ、液晶を基板面に垂直に配向させる作用を有する垂直配向層と、電圧無印加時の液晶にプレチルトを与える配向維持層を備えている。配向維持層は、液晶材料に予め混合しておいた光重合性モノマーを、液晶セルを形成した後、液晶層に電圧を印加した状態で光重合することによって形成されたポリマーからなる層である。配向維持層により、電圧を印加しない状態でも液晶に、基板面に垂直な方向から若干（例えば 2 ~ 3 ° 程度）傾いた方向のプレチルト、及び配向方位（プレチルト方位）を維持（記憶）させることができる。この技術はポリマー配向支持（PSA：Polymer Sustained Alignment）技術と呼ばれ、これを用いることにより、電圧印加時における液晶配向の応答速度を向上させることができる。なお、2 つの配向膜 36 及び 46 のうちの一方のみが配向維持層を有する構成、あるいはその両方が垂直配向層のみを有する構成もあり得る。

40

【0044】

（実施形態 1）

図 3 は、本発明の実施形態 1 による液晶表示装置 100 の画素電極 60 の構成を表した平面図であり、図 4 は、画素 50 の図 3 における A - A' 断面の構成を表した断面図である。なお、本発明の全ての実施形態の説明において、走査線 14 の延びる方向（図 3 における左右方向）を X 方向、信号線 16 の延びる方向（図 3 における上下方向）を Y 方向、

50

液晶表示装置 100 の基板面 (TF T 基板 10 の面を含む) に垂直な方向を Z 方向とする。また、正の X 方向 (図 3 の左から右へ向かう方向) を方位角 0° の方向とし、反時計回りに方位角を設定する。正の Y 方向 (図 3 の下から上へ向かう方向) は方位角 90° の方向である。

【0045】

各画素 50 には、フィッシュボーン型 (魚の骨型) の画素電極 60 が配置されている。画素電極 60 は、X 方向に延びる幹部 61 a (第 1 幹部) と、Y 方向に延びる幹部 61 b (第 2 幹部) と、幹部 61 a または幹部 61 b から 45° 方向 (第 1 方向) に延びる複数の枝部 62 a (第 1 枝部) と、幹部 61 a または幹部 61 b から 135° 方向 (第 2 方向) に延びる複数の枝部 62 b (第 2 枝部) と、幹部 61 a または幹部 61 b から 225° 方向 (第 3 方向) に延びる複数の枝部 62 c (第 3 枝部) と、幹部 61 a または幹部 61 b から 315° 方向 (第 4 方向) に延びる複数の枝部 62 d (第 4 枝部) とを有する。

10

【0046】

画素電極 60 は、さらに、X 方向に延びる幹部 61 c (第 3 幹部) と、Y 方向に延びる幹部 61 d (第 4 幹部) と、幹部 61 c または幹部 61 d から 45° 方向に延びる複数の枝部 62 e (第 5 枝部) と、幹部 61 c または幹部 61 d から 135° 方向に延びる複数の枝部 62 f (第 6 枝部) と、幹部 61 c または幹部 61 d から 225° 方向に延びる複数の枝部 62 g (第 7 枝部) と、幹部 61 c または幹部 61 d から 315° 方向に延びる複数の枝部 62 h (第 8 枝部) とを有する。

20

【0047】

画素電極 60 がこのような形状を有しているため、枝部 62 a ~ 62 h の隣り合う 2 つの間には、隣り合う 2 つの枝電極と同じ方向に延びるスリット (電極材料が存在しない間隙) が形成される。各枝部 62 a ~ 62 h 及び各スリットの幅は、例えば $3.0\mu\text{m}$ である。枝部の幅及びスリットの幅が極端に大きいか極端に小さい場合、配向規制力が枝部及びスリットの延伸方向に適切に働かないため、枝部及びスリットの幅は、 $2.0\mu\text{m}$ 以上 $5.0\mu\text{m}$ 以下の範囲内であることが望ましい。

【0048】

上述の形状を有する画素電極 60 の作用により、画素 50 の中に 8 つのドメインからなる 4D 構造のマルチドメインが形成される。電圧が印加されない場合、画素 50 内の液晶は、配向膜 36 及び 46 の作用により基板面に垂直な方向から若干傾いた方向にプレチルトしている。プレチルトの方位は、配向維持層に記憶された方位、つまり枝部 62 a ~ 62 h 及びスリットに沿った向きであり、X 方向または Y 方向に対して 45° の傾いた方向である。

30

【0049】

電圧が印加されたとき、各ドメインの液晶は、液晶の頭部 (対向基板に近い側の端部) が画素 50 の内側 (又は幹部の側) に倒れ、基板面に平行に近づくように配向する。配向の方位は、プレチルトの方位と実質的に同じである。配向の方位がプレチルトの方位と一致しているため、極めて応答速度の速い正確な方位への配向が実現される。

【0050】

このようにして、電圧印加時に、複数の枝部 62 a の上部にはドメイン 51 a が、複数の枝部 62 b の上部にはドメイン 51 b が、複数の枝部 62 c の上部にはドメイン 51 c が、複数の枝部 62 d の上部にはドメイン 51 d が、複数の枝部 62 e の上部にはドメイン 51 e が、複数の枝部 62 f の上部にはドメイン 51 f が、複数の枝部 62 g の上部にはドメイン 51 g が、複数の枝部 62 h の上部にはドメイン 51 h が、それぞれ形成される。

40

【0051】

図 1 に示した偏光板 26 及び 27 は、その一方の吸収軸が X 方向にのび、他方の吸収軸が Y 方向に延びるように配置されている (クロスニコル配置)。これらの吸収軸の方向は、複数の枝部 62 a ~ 62 h の方向のいずれとも 45° 異なっている。したがって、各ドメイン 51 a ~ 51 h における液晶の配向方向も、吸収軸の方向とは 45° 異なる。これ

50

により、輝度が高く、輝度の方位角依存性の少ない表示が可能となる。

【0052】

画素電極60は、画素50の中央部に配置された補助容量対向電極65を有している。補助容量対向電極65の下には、補助容量線18に電氣的に接続された図示しない補助容量電極が配置されており、補助容量電極と補助容量対向電極65との間で補助容量が形成される。なお、補助容量対向電極65は、絶縁膜を挟んで画素電極60の下に配置されていてもよく、その場合、画素電極60と補助容量対向電極65とは、絶縁膜に形成されたコンタクトホールを介して電氣的に接続される。

【0053】

図5の(a)は、1つの画素50における共通電極45の形状を表しており、(b)は1つの画素50における共通電極45と画素電極60との配置関係を表している。

10

【0054】

図5の(a)に示すように、共通電極45は第1共通電極45aと第2共通電極45bとを有している。本明細書において、このように分離された共通電極を「分離共通電極」と呼ぶ。1つの画素50において、第1共通電極45aは、2つの第2共通電極45b1(第1電極部分)及び45b2(第2電極部分)の間に配置されており、第1共通電極45aと第2共通電極45b1との間、及び第1共通電極45aと第2共通電極45b2との間には、それぞれスリット(電極部材が存在しない部分)47(47a及び47b)が形成されている。スリット47a及び47bの幅は6.0~10.0μmである。

【0055】

20

第2共通電極45b1は下側(負のY方向)に隣接する他の画素50の上側の第2共通電極45b2に連続しており、第2共通電極45b2は上側(正のY方向)に隣接する他の画素50の下側の第2共通電極45b1に連続している。

【0056】

隣り合う2つの画素50の第2共通電極45bが連続している場合、TFT基板10の画素電極60間に形成されるスリットによって、第2共通電極45b1の境界領域の液晶ダイレクタ53cは方位90°に、第2共通電極45b2の境界領域の液晶ダイレクタ53cは方位270°に向こうとする。第2共通電極45b1上の枝部62c及び62dの液晶ダイレクタ53bは方位45°及び135°に、第2共通電極45b2上の枝部62e及び62fの液晶ダイレクタ53bは方位225°及び315°に向こうとするため、TFT基板10の画素電極60間に形成されるスリットによる液晶ダイレクタ方位53cと、枝部62c、62d、62e、及び62fによる液晶ダイレクタ方位53bのなす角は鋭角、すなわち45°となる。このため、後に図9に参考例を用いて示すような境界領域での配向乱れは発生しない。

30

【0057】

隣り合う2つの画素50の第2共通電極45bが互いに分離されている場合、第2共通電極45b1と第2共通電極45b2との間に新たにスリットが形成されることになるが、その下のTFT基板10にも2つの画素50の画素電極60間にスリットが形成されているため、この部分に電界は発生せず、液晶は初期配向のまま動かない。したがって、実施形態1では第2共通電極45b1が隣り合う画素の第2共通電極45b2と連続していても、またスリットにより互いに分離されていても、どちらも液晶の配向特性上は問題なく、画素電極間の境界領域で配向乱れは発生しない。

40

【0058】

図5の(b)に示すように、Z方向から見た場合、第1共通電極45aと第2共通電極45b1との境界及びスリット47aは画素電極60の幹部61aと重なり、且つ第1幹部61aの延びる方向と同じ方向に延びており、第1共通電極45aと第2共通電極45b2との境界及びスリット47bは画素電極60の幹部61cと重なり、且つ幹部61cの延びる方向と同じ方向に延びている。

【0059】

Z方向から見た場合、複数の枝部62aと複数の枝部62bと複数の枝部62gと複数

50

の枝部 6 2 h は第 1 共通電極 4 5 a と重なるように配置されており、複数の枝部 6 2 c と複数の枝部 6 2 d と複数の枝部 6 2 e と複数の枝部 6 2 f は第 2 共通電極 4 5 b と重なるように配置されている。より詳しくは、複数の枝部 6 2 c と複数の枝部 6 2 d は第 2 共通電極 4 5 b の第 1 電極部分 4 5 b 1 と重なるように配置されており、複数の枝部 6 2 e と複数の枝部 6 2 f は第 2 共通電極 4 5 b の第 2 電極部分 4 5 b 2 と重なるように配置されている。

【 0 0 6 0 】

図 6 は、対向基板 2 0 における共通電極 4 5 の構成を模式的に表している。

【 0 0 6 1 】

図 6 に示すように、液晶表示装置 1 0 0 は複数の画素を含む表示領域 1 1 0 と、表示領域 1 1 0 の外側（液晶表示装置 1 0 0 の周辺部）に位置する周辺領域 1 1 1 とを有し、表示領域 1 1 0 においては、第 1 共通電極 4 5 a の複数の部分が正の X 方向に、第 2 共通電極 4 5 b の複数の部分が負の X 方向に、一定の幅で直線状に延びている。第 1 共通電極 4 5 a の複数の部分と第 2 共通電極 4 5 b の複数の部分とは互いに平行、且つ、Y 方向に沿って見た場合、互い違いとなるように配置されている。第 1 共通電極 4 5 a の複数の部分のそれぞれは、1 つの画素列の中央部を通して延び、第 2 共通電極 4 5 b の複数の部分のそれぞれは隣りあう 2 つの画素列に重なるように延びている。

10

【 0 0 6 2 】

第 1 共通電極 4 5 a の複数の部分は周辺領域 1 1 1 の左側で一本の信号線に束ねられて（電氣的に接続されて）入力端子（第 1 端子）に接続され、第 2 共通電極 4 5 b の複数の部分は周辺領域 1 1 1 の右側で互いに束ねられて他の入力端子（第 2 端子）に接続されている。周辺領域 1 1 1 における第 1 共通電極 4 5 a の配線経路と第 2 共通電極 4 5 b の配線経路とは、両共通電極の複数の部分が Y 方向にずれていることを除いてほぼ対称に配置されている。

20

【 0 0 6 3 】

また、図 6 では第 1 共通電極 4 5 a 及び第 2 共通電極 4 5 b のそれぞれを、実際とは違って、幅のない直線で模式的に示している。これは第 1 共通電極 4 5 a 及び第 2 共通電極 4 5 b が表示領域 1 1 0 において互い違いに配置されていることを分り易く示すために行なったものであり、第 1 共通電極 4 5 a 及び第 2 共通電極 4 5 b の実際の電極形状や形成位置は図 6 に示すものと同じではない。

30

【 0 0 6 4 】

複数の第 1 共通電極 4 5 a と複数の第 2 共通電極 4 5 b には、互いに異なる電圧を印加することが可能である。複数の第 1 共通電極 4 5 a に供給される電圧（第 1 共通電圧）と複数の第 2 共通電極 4 5 b に供給される電圧（第 2 共通電圧）は、液晶表示装置 1 0 0 の制御回路、又は外部の回路において生成される。

【 0 0 6 5 】

上述した構成の共通電極 4 5 及び画素電極 6 0 が配置されているため、画素 5 0 において、第 1 共通電極 4 5 a と複数の枝部 6 2 a、複数の枝部 6 2 b、複数の枝部 6 2 g、及び複数の枝部 6 2 h との間に印加される電圧と、第 2 共通電極 4 5 b と複数の枝部 6 2 c、複数の枝部 6 2 d、複数の枝部 6 2 e、及び複数の枝部 6 2 f との間に印加される電圧を異ならせることができる。両電圧が異なると、ドメイン 5 1 a、5 1 b、5 1 g、5 1 h（第 1 の 4 D ドメインと呼ぶ）における液晶の傾きとドメイン 5 1 c、5 1 d、5 1 e、5 1 f（第 2 の 4 D ドメインと呼ぶ）における液晶配向の傾きが異なり、第 1 の 4 D ドメインの透過率と第 2 の 4 D ドメインの透過率が異なる。このようにして、1 つの画素 5 0 の中に、同時に 2 つの輝度及び透過率特性（透過率と電圧（各ドメインにおける最大印加電圧に対する相対値）との関係：V - T 特性とも呼ぶ）を実現することができる。

40

【 0 0 6 6 】

このように、第 1 の 4 D ドメインの透過率特性と第 2 の 4 D ドメインの透過率特性を異ならせることができるため、1 つの画素 5 0 全体としての透過率特性を、2 種類の透過率特性を組み合わせるものとするることができる。よって、第 1 共通電極 4 5 a と第 2 共通電

50

極 4 5 b の印加電圧を調整して、画素 5 0 全体としての透過率特性及び透過率の極角依存性をより理想的なものとするができる。なお、本実施形態では、中間調の表示において、第 1 共通電極 4 5 a が配置された部分の輝度が、第 2 共通電極 4 5 b が配置された部分の輝度よりも低くなるように、電圧が調整される。つまり、画素 5 0 において、第 1 共通電極 4 5 a が配置された部分は暗領域となり、第 2 共通電極 4 5 b が配置された部分は明領域となっている。

【 0 0 6 7 】

本実施形態の液晶表示装置 1 0 0 では、4 D 構造を採用しているため、異なる方位角から表示を見た場合の輝度の差（方位角依存性）が少なく、また、分離共通電極による二重コモン（Dual Common）駆動を行なうため、異なる極角から表示を見た場合の輝度の差（視角特性又は γ シフトとも呼ぶ）も少ない。

10

【 0 0 6 8 】

さらに、本実施形態の液晶表示装置 1 0 0 によれば、次のような利点も得られる。

【 0 0 6 9 】

図 7 の（ a ）は、電圧印加時の画素 5 0 の透過率分布（最大輝度を与えた場合の輝度分布）を表した図であり、（ b ）及び（ c ）は、その時の液晶 5 2 の配向を説明するための図である。ここでは、第 1 共通電極 4 5 a 及び第 2 共通電極 4 5 b への印加電圧を 0 V、画素電極 6 0 への印加電圧を 5 V とした場合の配向を一例として示している。

【 0 0 7 0 】

ここで、液晶 5 2 の配向を説明するための図として、第 1 共通電極 4 5 a 及び第 2 共通電極 4 5 b への印加電圧を同じ電圧にした場合の配向を示しているが、第 1 共通電極 4 5 a 及び第 2 共通電極 4 5 b への印加電圧を異ならせた場合においても、暗領域と明領域が出来る以外、Z 方向から見た液晶の配向方向（ダイレクタ）は同様になる。

20

【 0 0 7 1 】

図 7 の（ b ）の 5 2 a は共通電極 4 5 のスリット 4 7 の近傍において配向した液晶を、5 2 b はスリット 4 7 の近傍以外の領域において配向した液晶（各ドメインにおける大多数の液晶）を、それぞれ表している。言い換えれば、5 2 a はスリット 4 7 の配向規制力によって配向した液晶を、5 2 b は画素電極 6 0 の幹部 6 1 a ~ 6 1 h 及びスリットの配向規制力によって配向した液晶を、それぞれ表している。

【 0 0 7 2 】

図 7 の（ c ）の 5 3 a は液晶 5 2 a の配向方向（ダイレクタ）を、5 3 b は液晶 5 2 b のダイレクタ（各ドメインにおける平均的な液晶ダイレクタに概ね相当する）を表している。言い換えれば、5 3 a は、画素電極 6 0 と共通電極 4 5 との間に電圧が印加された場合の、第 1 共通電極 4 5 a、第 2 共通電極 4 5 b、及びスリット 4 7 によって規定される液晶配向のダイレクタの方位を表し、5 3 b は、電圧印加時に各ドメイン 5 1 a ~ 5 1 h において複数の枝部 6 2 a ~ 6 2 h によって規定される液晶配向のダイレクタの方位を表している。なお、図 7（ b ）においては、より対向基板 2 0 に近い側の液晶 5 2 の端部を丸で表し、図 7（ c ）においては、対向基板 2 0 に向かう方向をダイレクタ 5 3 a 及び 5 3 b の矢印で表している。

30

【 0 0 7 3 】

図 7 の（ a ）に示すように、液晶表示装置 1 0 0 によれば、電圧印加時に各ドメインにおいてほぼ一様な輝度を得られる。図 7 の（ b ）及び（ c ）に示されるように、液晶 5 2 a のダイレクタ 5 3 a は、スリット 4 7 付近では電界が弱いので、スリット 4 7 の延びる方向に対して垂直にスリット 4 7 に向かい、液晶 5 2 b のダイレクタ 5 3 b は画素電極 6 0 の枝部に沿った方向、つまりダイレクタ 5 3 a と 4 5 ° 異なる方向を向く。ダイレクタ 5 3 a とダイレクタ 5 3 b の角度差（ θ_1 ）は 4 5 ° と比較的小さく、両者が鋭角に交わるため、液晶 5 2 a と液晶 5 2 b との境界における液晶の配向乱れが発生し難く（配向乱れが狭い範囲に収められ）、広範囲にわたって所望の液晶配向（画素電極 6 0 の枝部に沿った配向）が得られる。これにより、図 7 の（ a ）に示すように、画素 5 0 全体において比較的均一な輝度を得られる。

40

50

【 0 0 7 4 】

次に、図 8 及び図 9 を参照して、実施形態 1 による液晶表示装置 1 0 0 との比較のため、参考例の液晶表示装置を説明する。

【 0 0 7 5 】

図 8 の (a) は、参考例の液晶表示装置の 1 つの画素における共通電極 4 5 の形状を表しており、(b) は 1 つの画素における画素電極 1 6 0 の構成及び共通電極 4 5 と画素電極 1 6 0 との配置関係を表している。

【 0 0 7 6 】

参考例における共通電極 4 5 は、図 8 の (a) に示すように、実施形態 1 の共通電極 4 5 と同じ形状を有している。画素電極 1 6 0 は、図 8 の (b) に示すように、Z 方向から見た場合、X 方向に延びる幹部 1 6 1 a と、Y 方向に延びる幹部 1 6 1 b と、幹部 1 6 1 a または幹部 1 6 1 b から 4 5 ° 方向に延びる複数の枝部 1 6 2 a と、幹部 1 6 1 a または幹部 1 6 1 b から 1 3 5 ° 方向に延びる複数の枝部 1 6 2 b と、幹部 1 6 1 a または幹部 1 6 1 b から 2 2 5 ° 方向に延びる複数の枝部 1 6 2 c と、幹部 1 6 1 a または幹部 1 6 1 b から 3 1 5 ° 方向に延びる複数の枝部 1 6 2 d とを有する。

【 0 0 7 7 】

Z 方向から見た場合、第 1 共通電極 4 5 a と第 2 共通電極 4 5 b 1 との境界及びスリット 4 7 a は画素電極 1 6 0 の幹部 1 6 1 a と重なることなく、枝部 1 6 2 c 及び 1 6 2 d と交差するように配置されている。また、第 1 共通電極 4 5 a と第 2 共通電極 4 5 b 2 との境界及びスリット 4 7 b も画素電極 1 6 0 の幹部 1 6 1 a と重なることなく、枝部 1 6 2 a 及び 1 6 2 b と交差するように配置されている。

【 0 0 7 8 】

図 9 の (a) は、電圧印加時の参考例における画素の透過率分布を表した図であり、(b) 及び (c) は、その時の液晶 5 2 の配向を説明するための図である。図 7 に示した配向の条件と同様、第 1 共通電極 4 5 a 及び第 2 共通電極 4 5 b への印加電圧は 0 V、画素電極 1 6 0 への印加電圧は 5 V とした。

【 0 0 7 9 】

ここで、液晶 5 2 の配向を説明するための図として、第 1 共通電極 4 5 a 及び第 2 共通電極 4 5 b への印加電圧を同じ電圧にした場合の配向を示しているが、第 1 共通電極 4 5 a 及び第 2 共通電極 4 5 b への印加電圧を異ならせた場合においても、暗領域と明領域が出来る以外、Z 方向から見た液晶の配向方向 (ダイレクタ) は同様になる。

【 0 0 8 0 】

図 9 の (a) は、電圧印加時の画素の透過率分布を表した図であり、(b) 及び (c) は、その時の液晶 5 2 の配向を説明するための図である。図 9 (b) の 5 2 a は共通電極 4 5 のスリット 4 7 の近傍において配向した液晶を、5 2 b はスリット 4 7 の近傍以外の領域において配向した液晶を、それぞれ表している。図 9 (c) の 5 3 a は液晶 5 2 a の配向方向 (ダイレクタ) を、5 3 b は液晶 5 2 b のダイレクタを表している。図 9 (b) においては、より対向基板 2 0 に近い側の液晶 5 2 の端部を丸で表し、図 9 (c) においては、対向基板 2 0 に向かう方向をダイレクタ 5 3 a 及び 5 3 b の矢印で表している。

【 0 0 8 1 】

図 9 の (a) が示すように、参考例の液晶表示装置では、電圧印加時に各ドメインにおいて一様な輝度を得られておらず、スリット 4 7 の内側の図中に白点線で示した部分に、輝度の不均一が見られる。これは、次の原因によって引き起こされたものである。

【 0 0 8 2 】

図 9 の (b) 及び (c) に示されるように、液晶 5 2 a のダイレクタ 5 3 a は、スリット 4 7 付近ではスリット 4 7 の延びる方向に対して垂直にスリット 4 7 に向かい、液晶 5 2 b のダイレクタ 5 3 b は画素電極 1 6 0 の枝部に沿った方向を向く。ここで、スリット 4 7 が枝部 1 6 2 a ~ 1 6 2 d と交わるように各ドメインを横切って延びているため、ダイレクタ 5 3 a とダイレクタ 5 3 b との角度差 (θ_2) は、それぞれのスリット 4 7 の内側 (画素中心に近い側) において 1 3 5 ° と大きな鈍角を示す。したがって、液晶 5 2 a

と液晶 5 2 b との間に大きな捻れが生じ、液晶の配向乱れを引き起こすため、図 9 の (a) に示すように、各ドメインにおいて輝度の不均一が発生する。また、電圧印加時における液晶配向の応答速度が遅いという不具合も起こり得る。

【 0 0 8 3 】

実施形態 1 の液晶表示装置 1 0 0 によれば、各ドメインにおける主要なダイレクタ 5 3 b とスリット 4 7 近傍に発生するダイレクタ 5 3 a との差異が、比較的小さな鋭角をなすため、参考例において発生したような配向異常は起こらず、表示における輝度の不均一の発生が防止される。実施形態 1 の液晶表示装置 1 0 0 と参考例の輝度を比較した結果、実施形態 1 の液晶表示装置 1 0 0 の輝度は参考例よりも約 5 % 高かった。また、中間調の表示におけるザラツキの発生を比較したところ、参考例ではザラツキが見られたが、実施形態 1 の液晶表示装置 1 0 0 にはザラツキは見られなかった。

10

【 0 0 8 4 】

また、実施形態 1 の液晶表示装置 1 0 0 によれば、上述した P S A 技術により配向維持層を形成する場合、配向維持層の形成時におけるダイレクタ 5 3 b とダイレクタ 5 3 a との差異を比較的小さな鋭角とすることができるので、配向維持層に液晶のプレチルトを固定する際の配向乱れが抑制される。したがって、液晶のより適切な方向の配向が配向維持層に記憶されるため、電圧印加時に液晶の配向をより短時間で完了させることができる。

【 0 0 8 5 】

(実施形態 2)

次に、図 1 0 ~ 図 1 3 を参照して、本発明の実施形態 2 による液晶表示装置 1 0 0 を説明する。以下の実施形態の説明において、実施形態 1 と同じ構成要素、又は同じ機能を有する構成要素には同じ参照番号を振り、その説明及びそれによって得られる効果の説明を省略する。実施形態 2 の液晶表示装置 1 0 0 は、以下に違いを図示または説明するものを除き、実施形態 1 と同じ構成要素を含むものとする。

20

【 0 0 8 6 】

図 1 0 の (a) は、1つの画素 5 0 における共通電極 4 5 の形状を表しており、(b) は、1つの画素 5 0 における画素電極 6 0 の形状を表している。図 1 1 の (a) は、Y 方向に隣り合って配置された 2 つの画素 5 0 a 及び 5 0 b における共通電極 4 5 を表しており、(b) は、2 つの画素 5 0 a 及び 5 0 b における共通電極 4 5 と画素電極 6 0 との配置関係を表している。

30

【 0 0 8 7 】

図 1 0 及び図 1 1 の (a) に示すように、共通電極 4 5 は第 1 共通電極 4 5 a と第 2 共通電極 4 5 b とを有している。Z 方向から見た場合、画素 5 0 a における第 2 共通電極 4 5 b は、その下側 (負の Y 方向) に隣り合う画素 5 0 b における第 2 共通電極 4 5 b と隣り合っており、これら 2 つの第 2 共通電極 4 5 b は、画素 5 0 a の第 1 共通電極 4 5 a と画素 5 0 b の第 1 共通電極 4 5 a との間に配置されている。

【 0 0 8 8 】

画素 5 0 a と画素 5 0 b との境界線、あるいは画素 5 0 a の第 2 共通電極 4 5 b と画素 5 0 b の第 2 共通電極 4 5 b との境界線に対して、画素 5 0 a の共通電極 4 5 の形状と画素 5 0 b の共通電極 4 5 の形状とは対称となっており、画素 5 0 a の画素電極 6 0 の形状と画素 5 0 b の画素電極 6 0 の形状も対称となっている。

40

【 0 0 8 9 】

画素 5 0 a 及び画素 5 0 b のそれぞれにおいて、第 1 共通電極 4 5 a と第 2 共通電極 4 5 b との間にはスリット 4 7 が形成されており、画素 5 0 a の第 2 共通電極 4 5 b と画素 5 0 b の第 2 共通電極 4 5 b との間にもスリット 4 7 が形成されている。

【 0 0 9 0 】

なお、画素 5 0 a の第 1 共通電極 4 5 a は、画素 5 0 a の上側に隣り合う他の画素の第 1 共通電極 4 5 a とスリットを挟んで隣り合うように形成され、画素 5 0 b の第 1 共通電極 4 5 a は、画素 5 0 b の下側に隣り合う他の画素の第 1 共通電極 4 5 a とスリットを挟んで隣り合うように形成されている。このように画素 5 0 a と画素 5 0 b との間に共通電

50

極 4 5 のスリット 4 7 が形成される場合、その下の T F T 基板にも画素 5 0 a の画素電極 6 0 と画素 5 0 b の画素電極 6 0 との間にスリット 4 8 が形成されているため、この部分に電界は発生せず、液晶は初期配向のまま動かない。

【 0 0 9 1 】

図 1 2 の (a) は、第 2 参考例の液晶表示装置の隣り合う 2 つの画素 5 0 a 及び 5 0 b における共通電極 4 5 の形状を表した図であり、(b) は 2 つの画素 5 0 a 及び 5 0 b における画素電極 6 0 の構成及び共通電極 4 5 と画素電極 6 0 との配置関係、並びに電圧印加時における液晶ドメインの方向を表した図、(c) は液晶ドメインの方向を分りやすく示した図である。

【 0 0 9 2 】

第 2 参考例では、図 1 2 の (a) 及び (b) に示すように、隣り合う 2 つの画素 5 0 a 及び 5 0 b の共通電極 4 5 b の間にスリットが形成されておらず、両共通電極は連続して形成されている。それ以外の第 2 参考例の構成は実施形態 2 と同じである。

【 0 0 9 3 】

第 2 参考例のように、画素 5 0 a と画素 5 0 b との間で第 2 共通電極 4 5 b が連続している場合、両第 2 共通電極 4 5 b の間の液晶は、画素 5 0 a と画素 5 0 b の画素電極 6 0 間に形成されたスリット 4 8 により、図 1 2 (b) 及び (c) に液晶ダイレクタ 5 3 c で示すように、画素 5 0 a 側では方位 9 0 °、画素 5 0 b 側では方位 2 7 0 ° の方向に向こうとする。しかし、画素 5 0 a の第 2 共通電極 4 5 b 上の枝部 6 2 e 及び 6 2 f の液晶ダイレクタ 5 3 b はそれぞれ方位 2 2 5 ° 及び方位 3 1 5 ° に、画素 5 0 b の第 2 共通電極 4 5 b 上の枝部 6 2 e 及び 6 2 f の液晶ダイレクタ 5 3 b はそれぞれ方位 4 5 ° 及び方位 1 3 5 ° に向こうとするため、2 つの画素電極 6 0 間のスリット 4 8 による液晶ダイレクタ 5 3 c の方位と枝部 6 2 e 及び 6 2 f による液晶ダイレクタ 5 3 b の方位のなす角 θ_2 が鈍角、すなわち 1 3 5 ° になってしまう。このため、図 9 に示したような境界領域での配向乱れが発生する。実施形態 2 によれば、そのような配向乱れの発生が防止される。

【 0 0 9 4 】

図 1 0 の (b) に示すように、画素電極 6 0 は、X 方向に延びる幹部 6 1 a (第 1 幹部)、X 方向に延びる幹部 6 1 c 及び 6 1 e (第 3 幹部) と、Y 方向に延びる幹部 6 1 b 及び 6 1 d (第 2 幹部または第 4 幹部) と、幹部 6 1 a または幹部 6 1 d から 4 5 ° 方向に延びる複数の枝部 6 2 a (第 1 枝部) と、幹部 6 1 a または幹部 6 1 d から 1 3 5 ° 方向に延びる複数の枝部 6 2 b (第 2 枝部) と、幹部 6 1 a または幹部 6 1 b から 2 2 5 ° 方向に延びる複数の枝部 6 2 c (第 3 枝部) と、幹部 6 1 a または幹部 6 1 b から 3 1 5 ° 方向に延びる複数の枝部 6 2 d (第 4 枝部) と、を有する。

【 0 0 9 5 】

画素電極 6 0 は、さらに、幹部 6 1 c または幹部 6 1 b から 4 5 ° 方向に延びる複数の枝部 6 2 e (第 5 枝部) と、幹部 6 1 c または幹部 6 1 b から 1 3 5 ° 方向に延びる複数の枝部 6 2 f (第 6 枝部) と、幹部 6 1 e または幹部 6 1 d から 2 2 5 ° 方向に延びる複数の枝部 6 2 g (第 7 枝部) と、幹部 6 1 e または幹部 6 1 d から 3 1 5 ° 方向に延びる複数の枝部 6 2 h (第 8 枝部) とを有する。

【 0 0 9 6 】

枝部 6 2 a ~ 6 2 h の隣り合う 2 つの間には、隣り合う 2 つの枝電極と同じ方向に延びるスリットが形成される。画素電極 6 0 により、画素 5 0 の中に 8 つのドメイン 5 1 a ~ 5 1 h からなる 4 D 構造のマルチドメインが形成される。

【 0 0 9 7 】

図 1 1 の (b) に示すように、Z 方向から見た場合、第 1 共通電極 4 5 a と第 2 共通電極 4 5 b との境界、及びこの境界上に形成されたスリット 4 7 は画素電極 6 0 の幹部 6 1 a と重なり、且つ第 1 幹部 6 1 a の延びる方向と同じ方向に延びている。また、Z 方向から見た場合、複数の枝部 6 2 a と複数の枝部 6 2 b と複数の枝部 6 2 g と複数の枝部 6 2 h は第 1 共通電極 4 5 と重なるように配置されており、複数の枝部 6 2 c と複数の枝部 6 2 d と複数の枝部 6 2 e と複数の枝部 6 2 f は第 2 共通電極 4 5 b と重なるように配置さ

10

20

30

40

50

れている。

【0098】

図13の(a)は、電圧印加時の画素50の透過率分布を表した図であり、(b)及び(c)は、その時の液晶52の配向を説明するための図である。印加電圧は実施形態1の図7の説明において示したものと同一である。図13の(b)の52aは共通電極45のスリット47の近傍において配向した液晶を、52bはスリット47の近傍以外の領域において配向した液晶を、それぞれ表している。図13の(c)の53aは液晶52aのダイレクタを、53bは液晶52bのダイレクタを表している。

【0099】

図13の(a)に示すように、液晶表示装置100によれば、電圧印加時に各ドメインにおいてほぼ一様な輝度を得られる。図13の(b)及び(c)に示されるように、液晶52aのダイレクタ53aは、スリット47の延びる方向に対して垂直にスリット47に向かい、液晶52bのダイレクタ53bは画素電極60の枝部に沿った方向、つまりダイレクタ53aと45°異なる方向を向く。ダイレクタ53aとダイレクタ53bの角度差(θ_1)は45°と小さく、両者が鋭角に交わるため、液晶52aと液晶52bとの境界における液晶の配向乱れが発生し難く、広範囲にわたって所望の液晶配向が得られる。これにより、図13の(a)に示すように、画素50全体において比較的均一な輝度を得られる。

【0100】

また、表示を行う場合、スリット47の近辺においては、液晶のダイレクタが52aで示した方位から53bで示した方位に変化してゆくため、暗線が発生するが、実施形態2においては、1つの画素50の中に、第1共通電極45aと第2共通電極45bとの間に1つのスリットしか形成されないため、実施形態1の液晶表示装置100に比べて、より暗線領域の少ない高輝度の表示が可能となる。

【0101】

実施形態2と参考例による表示の輝度を比較した結果、実施形態2の輝度は参考例よりも約10%高かった。また、中間調の表示におけるザラツキの発生を比較したところ、参考例ではザラツキが見られたが、実施形態2の液晶表示装置100にはザラツキは見られなかった。

【0102】

(実施形態3)

次に、図14及び図15を参照して、本発明の実施形態3による液晶表示装置100を説明する。以下の実施形態の説明において、実施形態1及び2の構成要素と同じ構成要素、又は同じ機能を有する構成要素には同じ参照番号を振り、その説明及びそれによって得られる効果の説明を省略する。また、実施形態3の液晶表示装置100は、別途違いを図示または説明するものを除き、実施形態1または2と同じ構成要素を含むものとする。

【0103】

実施形態3の液晶表示装置100における画素電極の形状は実施形態2のものと同じであるので、その具体的説明を省略する。

【0104】

図14の(a)は、Y方向に隣り合って配置された2つの画素50a及び50bにおける共通電極45を表しており、(b)は、2つの画素50a及び50bにおける共通電極45と画素電極60との配置関係を表している。画素50a及び50bにおける共通電極45及び画素電極60の形状は同一であり、実施形態2のように、画素50aと50bとの境界に対して共通電極45及び画素電極60の形状が対称にはなっていない。

【0105】

図14の(a)に示すように、画素50aと画素50bの共通電極45は、それぞれ第1共通電極45aと第2共通電極45bとを有している。Z方向から見た場合、画素50aにおける第2共通電極45bは、画素50bにおける第1共通電極45aと隣り合っている。画素50aの第1共通電極45aと画素50bの第1共通電極45aとの間に画素

10

20

30

40

50

50aの第2共通電極45bが配置され、画素50aの第2共通電極45bと画素50bの第2共通電極45bとの間に画素50bの第1共通電極45aが配置されている。

【0106】

画素50a及び画素50bのそれぞれにおいて、第1共通電極45aと第2共通電極45bとの間にはスリット47が形成されており、画素50aの第2共通電極45bと画素50bの第1共通電極45aとの間にもスリット47が形成されている。このように画素50aと画素50bとの間に共通電極のスリット47が形成される場合、その下のTFT基板にも画素50aの画素電極60と画素50bの画素電極60との間にスリット48が形成されているため、この部分に電界は発生せず、液晶は初期配向のまま動かない。

【0107】

図14の(b)に示すように、Z方向から見た場合、第1共通電極45aと第2共通電極45bとの境界、及びこの境界上に形成されたスリット47は画素電極60の幹部61aと重なり、且つ第1幹部61aの延びる方向と同じ方向に延びている。

【0108】

図15の(a)は、電圧印加時の画素50の透過率分布を表した図であり、(b)は、その時の液晶52の配向を説明するための図である。印加電圧は実施形態1の図7の説明において示したものと同一である。

【0109】

図15の(a)に示すように、実施形態3によれば、電圧印加時に各ドメインにおいてほぼ様な輝度を得られる。図15の(b)に示されるように、液晶52aのダイレクタは、スリット47の延びる方向に対して垂直にスリット47に向かい、液晶52bのダイレクタは画素電極60の枝部に沿った方向、つまり液晶52aのダイレクタと45°異なる方向を向く。液晶52aのダイレクタと液晶52bのダイレクタの角度差(θ_1)は45°と小さく、両者が鋭角に交わるため、液晶52aと液晶52bとの境界における液晶の配向乱れが発生し難く、広範囲にわたって所望の液晶配向が得られる。これにより、図15の(a)に示すように、画素50全体において比較的均一な輝度を得られる。

【0110】

また、1つの画素50の中に、第1共通電極45aと第2共通電極45bとの間に1つのスリットしか形成されないので、実施形態1の液晶表示装置100に比べて、より液晶配向乱れの少ない高輝度の表示が可能となる。

【0111】

実施形態3の液晶表示装置100においては、画素50aの第2共通電極45bが画素50bの第1共通電極45aと隣り合うように配置されるため、第1共通電極45aによる暗領域と第2共通電極45bによる明領域とが分離されるため、それぞれの領域が認識され難くなる。

【0112】

実施形態2の液晶表示装置100においては、画素50aの第2共通電極45bと画素50bの第2共通電極45bとが隣り合って配置されていたため、両画素の明領域どうし、もしくは暗領域どうしが隣り合うため、画素50aと画素50bとの間の境界線に沿って現れる明領域、もしくは暗領域が2倍の太さで認識される。しかし、実施形態3の液晶表示装置100においては、画素50aの第2共通電極45bは画素50bの第1共通電極45aと隣り合うように配置されるため、明領域と暗領域が隣り合い、明領域、もしくは暗領域は実施形態2の半分の太さで認識される。したがって、実施形態3によれば、実施形態2よりもより明領域と暗領域の輝度差が認識され難い表示が可能となる。

【0113】

また、解像度が十分に高ければ特に問題とならないが、画素サイズが大きく解像度が低い場合、この明領域と暗領域の輝度差がちらつきとして視認される場合がある。実施形態3の液晶表示装置100においては、画素50aの第2共通電極45bは画素50bの第1共通電極45aと隣り合うように配置されるため、中間調表示をした際に、明領域と暗領域の輝度差がちらつきとして視認されにくくなる。

10

20

30

40

50

【産業上の利用可能性】

【0114】

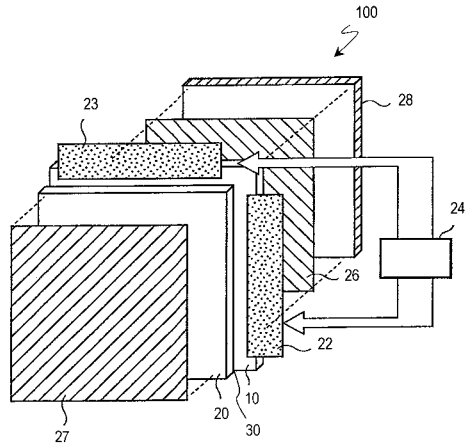
本発明は、垂直配向型の液晶表示装置の表示特性を向上させるために用いることができる。

【符号の説明】

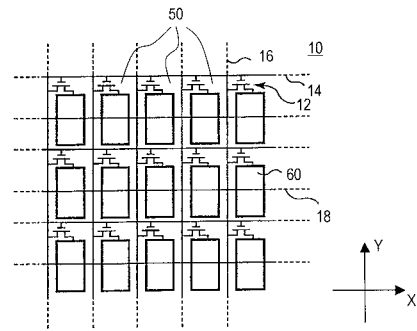
【0115】

10	TF T基板	
12	TF T	
14	走査線	
16	信号線	10
18	補助容量線	
20	対向基板	
22	走査線駆動回路	
23	信号線駆動回路	
24	制御回路	
26、27	偏光板	
28	バックライトユニット	
30	液晶層	
32	透明基板	
34	絶縁層	20
36	配向膜	
42	透明基板	
44	カラーフィルタ	
45	共通電極（対向電極）	
45a	第1共通電極	
45b	第2共通電極	
46	配向膜	
47、48	スリット	
50	画素	
51a～51h	ドメイン	30
52、52a、52b	液晶	
53a、53b、53c	ダイレクタ	
60	画素電極	
61a～61e	幹部	
62a～62h	枝部	
65	補助容量対向電極	
100	液晶表示装置	
110	表示領域	
111	周辺領域	
112a	第1端子	40
112b	第2端子	
160	画素電極	
161a、161b	幹部	
162a～162d	枝部	

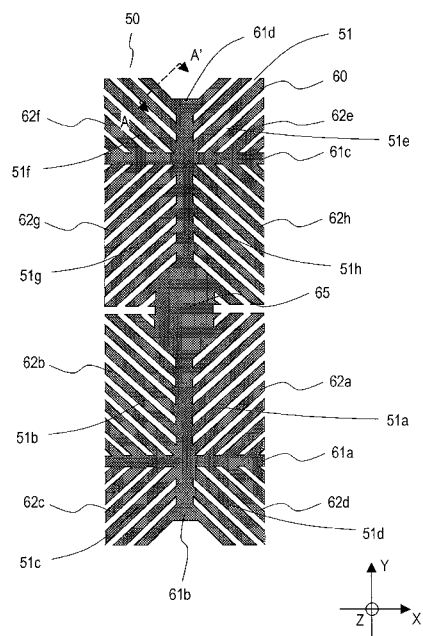
【 図 1 】



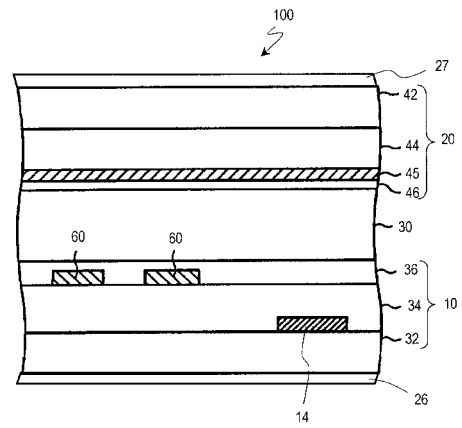
【 図 2 】



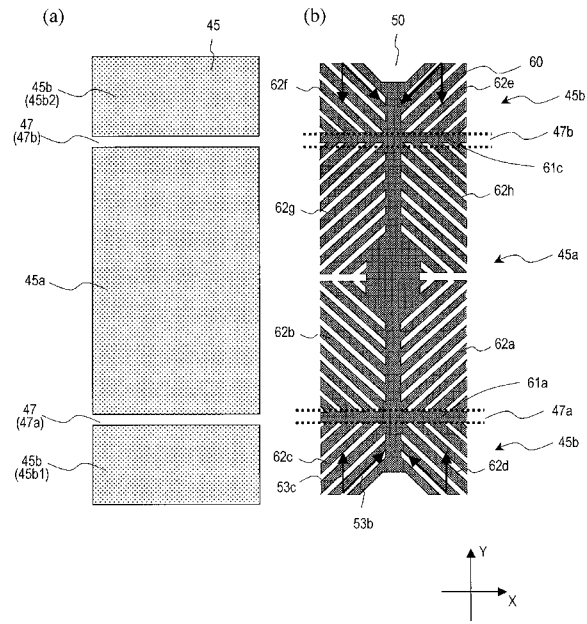
【 図 3 】



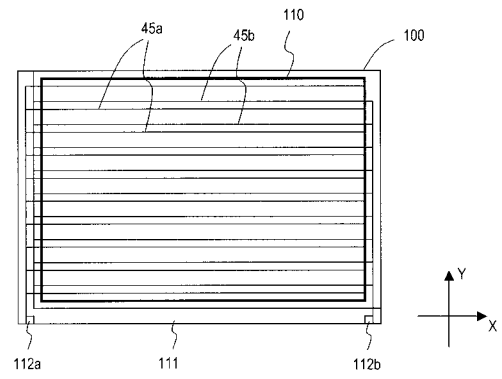
【 図 4 】



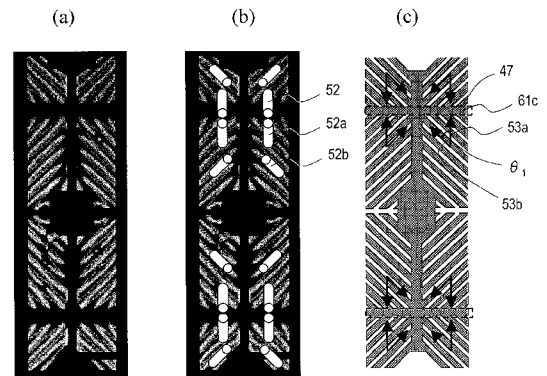
【図 5】



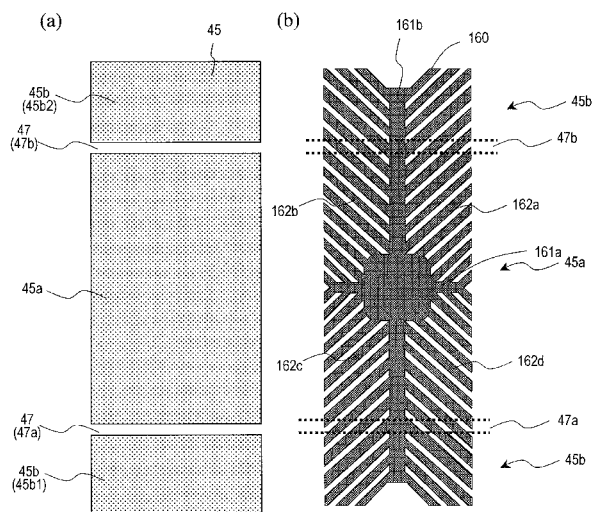
【図 6】



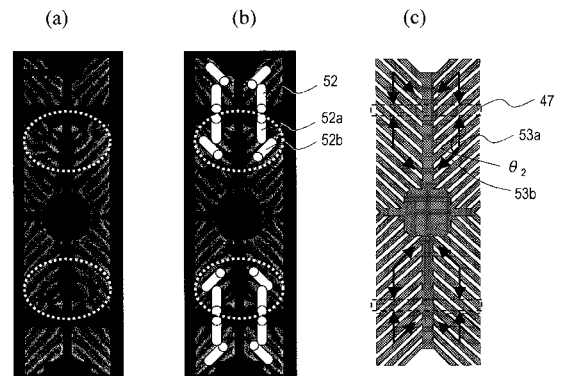
【図 7】



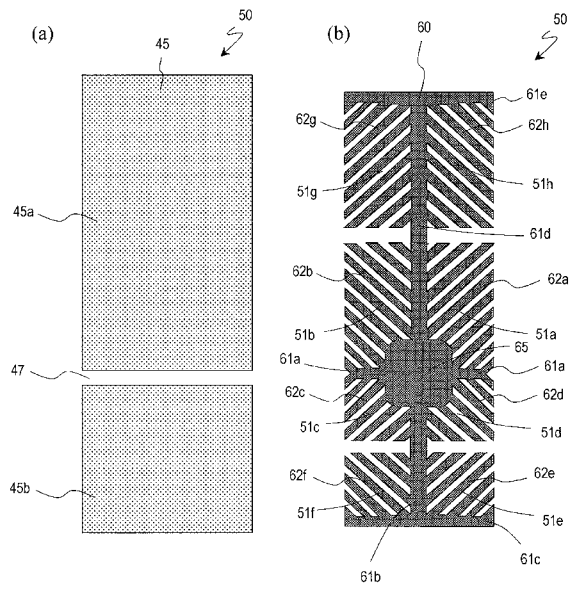
【図 8】



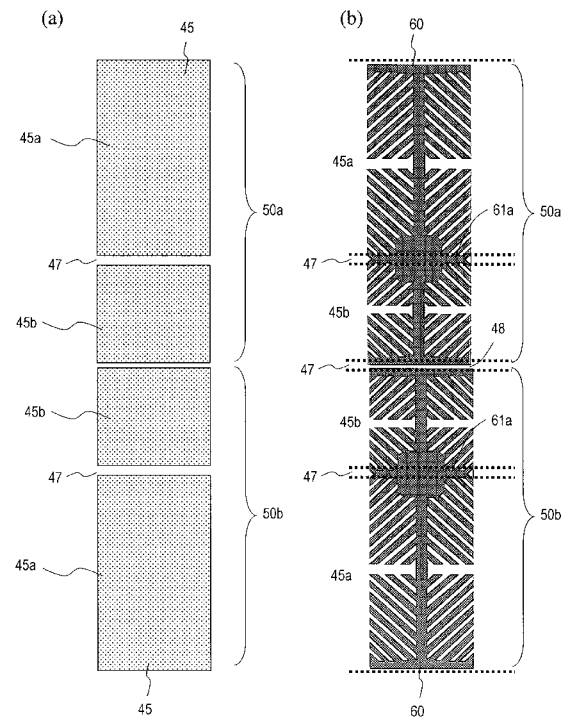
【図 9】



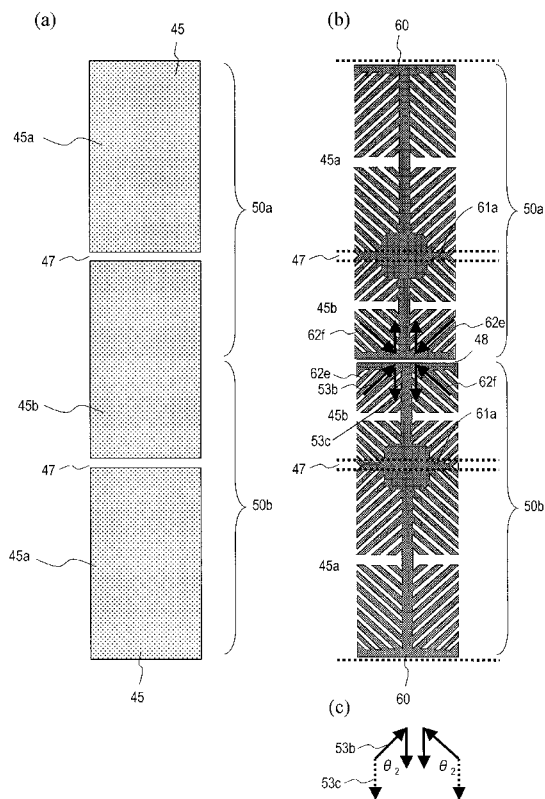
【図 10】



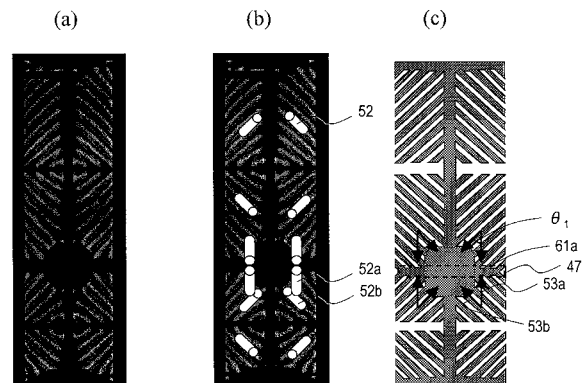
【図 11】



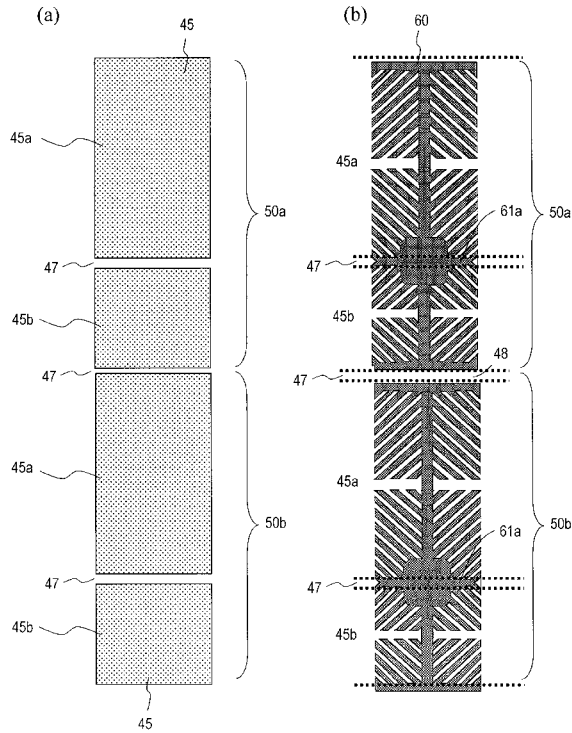
【図 12】



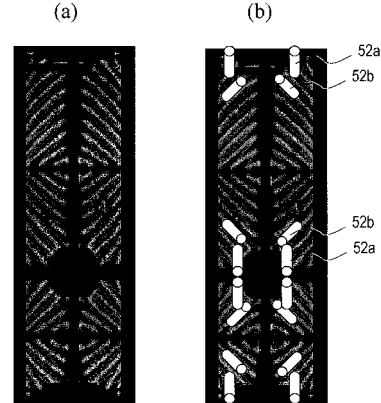
【図 13】



【図 14】



【図 15】



【手続補正書】

【提出日】平成24年5月31日(2012.5.31)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

画素の中に配置された画素電極を有する T F T 基板と、
 前記画素電極に対向する共通電極を有する対向基板と、
 前記 T F T 基板と前記対向基板との間に設けられた垂直配向型の液晶層と、を備え、
 前記共通電極は、第 1 共通電極と、前記第 1 共通電極とは異なる電圧を印加することが可能な第 2 共通電極とを含み、

前記画素電極は、第 1 幹部と、第 2 幹部と、前記第 1 幹部または前記第 2 幹部から第 1 方向に延びる複数の第 1 枝部と、前記第 1 幹部または前記第 2 幹部から第 2 方向に延びる複数の第 2 枝部と、前記第 1 幹部または前記第 2 幹部から第 3 方向に延びる複数の第 3 枝部と、前記第 1 幹部または前記第 2 幹部から第 4 方向に延びる複数の第 4 枝部とを含み、

前記第 1 方向、前記第 2 方向、前記第 3 方向、及び前記第 4 方向は、互いに異なる方向であり、

前記 T F T 基板の面に垂直な方向から前記画素を見た場合、前記第 1 共通電極と前記第 2 共通電極との境界が、前記画素電極の前記第 1 幹部と重なり、且つ前記第 1 幹部の延びる方向と同じ方向に延びており、

前記画素電極は、前記第 1 方向に延びる複数の第 5 枝部と、前記第 2 方向に延びる複数の第 6 枝部と、前記第 3 方向に延びる複数の第 7 枝部と、前記第 4 方向に延びる複数の第

8 枝部とをさらに含み、

前記画素電極と前記共通電極との間に電圧が印加された場合、前記複数の第 1 枝部、前記複数の第 2 枝部、前記複数の第 3 枝部、及び前記複数の第 4 枝部によって、液晶の配向方向が互いに異なる 4 つのドメインが形成され、前記複数の第 5 枝部、前記複数の第 6 枝部、前記複数の第 7 枝部、及び前記複数の第 8 枝部によって、液晶の配向方向が互いに異なる他の 4 つのドメインが形成される、液晶表示装置。

【請求項 2】

前記第 1 幹部の延びる方向と、前記第 1 方向、前記第 2 方向、前記第 3 方向、及び前記第 4 方向とが、それぞれ、 45° 、 135° 、 225° 、及び 315° 異なる、請求項 1 に記載の液晶表示装置。

【請求項 3】

前記第 1 共通電極と前記第 2 共通電極との前記境界にスリットが形成されており、

前記画素電極と前記共通電極との間に電圧が印加された場合、前記第 1 共通電極、前記第 2 共通電極、及び前記スリットによって規定される液晶配向のダイレクタの方位に対し、前記複数の第 1 枝部、前記複数の第 2 枝部、前記複数の第 3 枝部、及び前記複数の第 4 枝部のそれぞれによって規定される液晶配向のダイレクタの方位が鋭角をなす、請求項 1 または 2 に記載の液晶表示装置。

【請求項 4】

前記鋭角が略 45° である、請求項 3 に記載の液晶表示装置。

【請求項 5】

前記 T F T 基板の面に垂直な方向から前記画素を見た場合、前記複数の第 1 枝部と前記複数の第 2 枝部と前記複数の第 7 枝部と前記複数の第 8 枝部とが前記第 1 共通電極と重なるように配置されており、前記複数の第 3 枝部と前記複数の第 4 枝部と前記複数の第 5 枝部と前記複数の第 6 枝部とが前記第 2 共通電極と重なるように配置されている、請求項 1 から 4 のいずれかに記載の液晶表示装置。

【請求項 6】

前記画素内において、前記第 2 共通電極が前記第 1 共通電極を挟んで配置された第 1 電極部分及び第 2 電極部分からなり、

前記 T F T 基板の面に垂直な方向から前記画素を見た場合、前記複数の第 3 枝部及び前記複数の第 4 枝部が前記第 1 電極部分と重なるように配置されており、前記複数の第 5 枝部及び前記複数の第 6 枝部が前記第 2 電極部分と重なるように配置されている、請求項 5 に記載の液晶表示装置。

【請求項 7】

前記画素電極が第 3 幹部及び第 4 幹部を有し、前記複数の第 5 枝部、前記複数の第 6 枝部、前記複数の第 7 枝部、及び前記複数の第 8 枝部が、前記第 3 幹部または前記第 4 幹部から延びている、請求項 6 に記載の液晶表示装置。

【請求項 8】

前記 T F T 基板の面に垂直な方向から前記画素を見た場合、前記第 2 共通電極の前記第 1 電極部分と前記第 1 共通電極との境界が、前記第 1 幹部と重なり、且つ前記第 1 幹部の延びる方向と同じ方向に延びており、前記第 2 共通電極の前記第 2 電極部分と前記第 1 共通電極との境界が、前記第 3 幹部と重なり、且つ前記第 3 幹部の延びる方向と同じ方向に延びている、請求項 7 に記載の液晶表示装置。

【請求項 9】

前記画素と隣り合う他の画素を有し、

前記他の画素は、前記第 2 共通電極の一部を含み、

前記 T F T 基板の面に垂直な方向から前記画素及び前記他の画素を見た場合、前記画素の前記第 1 共通電極と前記他の画素の第 1 共通電極との間に、前記画素の前記第 2 共通電極及び前記他の画素の第 2 共通電極が配置されている、請求項 1 から 5 のいずれかに記載の液晶表示装置。

【請求項 10】

前記画素の前記第 2 共通電極と前記他の画素の前記第 2 共通電極との境界線に対して、前記画素の前記画素電極の形状と前記他の画素の画素電極の形状とが対称である、請求項 9 に記載の液晶表示装置。

【請求項 1 1】

前記画素の前記第 2 共通電極と前記他の画素の前記第 2 共通電極との間にスリットが形成されている、請求項 9 または 1 0 に記載の液晶表示装置。

【請求項 1 2】

前記画素と隣り合う他の画素を有し、

前記他の画素は、前記第 2 共通電極の一部を含み、

前記 T F T 基板の面に垂直な方向から前記画素及び前記他の画素を見た場合、前記画素の前記第 1 共通電極と前記他の画素の第 1 共通電極との間に、前記画素の前記第 2 共通電極が配置されており、前記画素の前記第 2 共通電極と前記他の画素の第 2 共通電極との間に、前記他の画素の前記第 1 共通電極が配置されている、請求項 1 から 5 のいずれかに記載の液晶表示装置。

【請求項 1 3】

前記画素の前記第 1 共通電極と前記他の画素の前記第 2 共通電極との間にスリットが形成されている、請求項 1 2 に記載の液晶表示装置。

【請求項 1 4】

前記 T F T 基板及び前記対向基板の少なくとも一方の前記液晶層側の面上に、電圧無印加時の液晶の配向方向を規定する配向維持層が形成されており、

前記配向維持層が、液晶層に含まれる光重合性モノマーを、前記液晶層に電圧を印加しながら光重合させて得られたポリマーによって形成されている、請求項 1 から 1 3 のいずれかに記載の液晶表示装置。

【請求項 1 5】

複数の画素を含む表示領域と、前記表示領域の外側に位置する周辺領域を有し、

前記第 1 共通電極及び前記第 2 共通電極のそれぞれが、前記表示領域において互いに平行に線状に延びる複数の部分に分割されており、

前記第 1 共通電極の前記複数の部分と前記第 2 共通電極の前記複数の部分とが互い違いに配置されており、

前記周辺領域において、前記第 1 共通電極の前記複数の部分どうしが接続され且つ第 1 端子部に接続され、前記第 2 共通電極の前記複数の部分どうしが接続され且つ第 2 端子部に接続されており、

前記周辺領域における前記第 1 共通電極の配線経路と前記第 2 共通電極の配線経路とが略対称に配置されている、請求項 1 から 1 4 のいずれかに記載の液晶表示装置。

【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2010/064709

A. CLASSIFICATION OF SUBJECT MATTER

G02F1/1343(2006.01)i, G02F1/1368(2006.01)i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G02F1/1343, G02F1/1368

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2010
Kokai Jitsuyo Shinan Koho	1971-2010	Toroku Jitsuyo Shinan Koho	1994-2010

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	JP 2006-330375 A (Sharp Corp.),	1-5, 14-16
Y	07 December 2006 (07.12.2006),	11-13, 17
A	paragraphs [0055] to [0072]; fig. 19, 24 (Family: none)	6-10
Y	JP 2001-117111 A (Norio KOMA), 27 April 2001 (27.04.2001), fig. 1 to 3 (Family: none)	11-13
Y	JP 5-11281 A (Matsushita Electric Industrial Co., Ltd.), 19 January 1993 (19.01.1993), fig. 5 (Family: none)	17

☒ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
22 September, 2010 (22.09.10)Date of mailing of the international search report
05 October, 2010 (05.10.10)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2010/064709

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	WO 2009/093432 A1 (Sharp Corp.), 30 July 2009 (30.07.2009), fig. 1 (Family: none)	1-17

国際調査報告		国際出願番号 PCT/JP2010/064709	
A. 発明の属する分野の分類（国際特許分類（IPC）） Int.Cl. G02F1/1343(2006, 01)i, G02F1/1368(2006, 01)i			
B. 調査を行った分野 調査を行った最小限資料（国際特許分類（IPC）） Int.Cl. G02F1/1343, G02F1/1368			
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2010年 日本国実用新案登録公報 1996-2010年 日本国登録実用新案公報 1994-2010年			
国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）			
C. 関連すると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号	
X	JP 2006-330375 A（シャープ株式会社）2006.12.07, 【0055】 －【0072】、図19、図24	1-5、14 -16	
Y	（ファミリーなし）	11-13、 17	
A		6-10	
Y	JP 2001-117111 A（小間徳夫）2001.04.27, 図1-3 （ファミリーなし）	11-13	
☒ C欄の続きにも文献が列挙されている。 ☐ パテントファミリーに関する別紙を参照。			
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す） 「O」口頭による開示、使用、展示等に言及する文献 「P」国際出願日前で、かつ優先権の主張の基礎となる出願日の後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」同一パテントファミリー文献			
国際調査を完了した日 22.09.2010		国際調査報告の発送日 05.10.2010	
国際調査機関の名称及びあて先 日本国特許庁（ISA/JP） 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官（権限のある職員） 奥田 雄介 電話番号 03-3581-1101 内線 3293	2L 3615

国際調査報告		国際出願番号 PCT/J P 2 0 1 0 / 0 6 4 7 0 9
C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
Y	JP 5-11281 A (松下電器産業株式会社) 1993.01.19, 図5 (ファミリーなし)	1 7
A	WO 2009/093432 A1 (シャープ株式会社) 2009.07.30, 図1 (ファミリーなし)	1 - 1 7

フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

(72)発明者 西脇 章剛

大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

(72)発明者 藤本 英樹

大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

(72)発明者 原 義仁

大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

Fターム(参考) 2H092 GA14 JA24 JB05 JB14 NA01 PA02 QA09

2H290 AA35 BA12 BA22 BB44 BB49 BB53 BC01 BD02 BF54 CA46

(注) この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	液晶表示装置		
公开(公告)号	JPWO2011058804A1	公开(公告)日	2013-03-28
申请号	JP2011540435	申请日	2010-08-30
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
[标]发明人	田代国広 西脇章剛 藤本英樹 原義仁		
发明人	田代 国広 西脇 章剛 藤本 英樹 原 義仁		
IPC分类号	G02F1/1368 G02F1/1337 G02F1/1343		
CPC分类号	G02F1/134309 G02F2001/134318		
FI分类号	G02F1/1368 G02F1/1337.505 G02F1/1343		
F-TERM分类号	2H092/GA14 2H092/JA24 2H092/JB05 2H092/JB14 2H092/NA01 2H092/PA02 2H092/QA09 2H290/AA35 2H290/BA12 2H290/BA22 2H290/BB44 2H290/BB49 2H290/BB53 2H290/BC01 2H290/BD02 2H290/BF54 2H290/CA46		
代理人(译)	奥田诚治 三宅明子		
优先权	2009260462 2009-11-13 JP		
其他公开文献	JP5253585B2		
外部链接	Espacenet		

摘要(译)

本发明的目的是提供一种具有高亮度和优异的显示质量的液晶显示装置。根据本发明的液晶显示装置中的公共电极(45)包括第一公共电极(45a)和第二公共电极(45b)，像素电极(60)，第一主干(61a)，第二公共电极(45)。主体部61b，在第一方向上延伸的多个第一分支部62a，在第二方向上延伸的多个第二分支部62b，以及在第三方向上延伸的多个第三分支部(当从垂直于TFT基板(10)的表面的方向观看像素时，第一公共电极(45a)和第二公共电极(45a)具有沿第二方向延伸的多个第二分支部分(62d)和第二分支电极(62c)。与公共电极(45b)的边界与像素电极(60)的第一主干部(61a)重叠，并且与第一主干部(61a)的延伸方向相同的方向上延伸。

