

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第5389859号
(P5389859)

(45) 発行日 平成26年1月15日(2014. 1. 15)

(24) 登録日 平成25年10月18日(2013. 10. 18)

(51) Int.Cl.

F I

G O 2 F 1/133 (2006.01)

G O 9 G 3/20 (2006.01)

G O 9 G 3/36 (2006.01)

G O 2 F 1/133 5 5 O

G O 9 G 3/20 6 1 1 A

G O 9 G 3/20 6 2 1 A

G O 9 G 3/20 6 2 2 D

G O 9 G 3/20 6 2 4 D

請求項の数 11 (全 29 頁) 最終頁に続く

(21) 出願番号 特願2011-109487 (P2011-109487)

(22) 出願日 平成23年5月16日(2011. 5. 16)

(62) 分割の表示 特願2004-232455 (P2004-232455)
の分割

原出願日 平成16年8月9日(2004. 8. 9)

(65) 公開番号 特開2011-164655 (P2011-164655A)

(43) 公開日 平成23年8月25日(2011. 8. 25)

審査請求日 平成23年5月17日(2011. 5. 17)

(31) 優先権主張番号 特願2003-300177 (P2003-300177)

(32) 優先日 平成15年8月25日(2003. 8. 25)

(33) 優先権主張国 日本国(JP)

(73) 特許権者 000005049

シャープ株式会社

大阪府大阪市阿倍野区長池町2番2号

(74) 代理人 100101683

弁理士 奥田 誠司

(74) 代理人 100155000

弁理士 喜多 修市

(74) 代理人 100139930

弁理士 山下 亮司

(74) 代理人 100125922

弁理士 三宅 章子

(72) 発明者 下敷領 文一

大阪府大阪市阿倍野区長池町2番2号

シャープ株式会社内

最終頁に続く

(54) 【発明の名称】 液晶表示装置

(57) 【特許請求の範囲】

【請求項 1】

それぞれが、液晶容量と補助容量とを有する複数の画素を備え、

表示動作を行っている状態において、前記複数の画素の内の任意の画素の前記液晶容量に、1垂直走査時間内に複数回振動する振動電圧と、所定の階調電圧とが印加される、液晶表示装置であって、

前記液晶容量は、前記複数の画素ごとに設けられた画素電極と、前記複数の画素に共通の対向電極とを有し、

前記補助容量は前記画素電極に電気的に接続された第1電極と、絶縁層と、前記絶縁層を介して前記第1電極に対向する第2電極とを有し、

前記複数の画素は、複数の行および複数の列を形成するように配列されており、

前記複数の画素毎に設けられたT F Tと、それぞれのT F Tに接続されたゲートバスラインと、ソースバスラインと、

それぞれが、各行の画素に属する前記第2電極を互いに接続する複数のC Sバスラインとを有し、

前記対向電極に印加される対向電圧は、直流電圧であり、

前記振動電圧は、前記複数のC Sバスラインのいずれかを介して前記第2電極に印加され、任意の行に属する画素の前記第2電極に印加される前記振動電圧は実質的に等しく、

前記振動電圧は、第1振動電圧と、前記第1振動電圧と異なる第2振動電圧を含み、

任意の垂直走査時間において、互いに隣接する2行の内の一の行に属する画素の前記

10

20

第 2 電極に前記第 1 振動電圧が印加され、他方の行に属する画素の前記第 2 電極に前記第 2 振動電圧が印加される、液晶表示装置。

【請求項 2】

それぞれが、液晶容量と補助容量とを有する複数の画素を備え、

表示動作を行っている状態において、前記複数の画素の内の任意の画素の前記液晶容量に、1 垂直走査時間内に複数回振動する振動電圧と、所定の階調電圧とが印加される、液晶表示装置であって、

前記液晶容量は、前記複数の画素ごとに設けられた画素電極と、前記複数の画素に共通の対向電極とを有し、

前記補助容量は前記画素電極に電氣的に接続された第 1 電極と、絶縁層と、前記絶縁層を介して前記第 1 電極に対向する第 2 電極とを有し、

前記複数の画素は、複数の行および複数の列を形成するように配列されており、

前記複数の画素毎に設けられた T F T と、それぞれの T F T に接続されたゲートバスラインと、ソースバスラインと、

それぞれが、各行の画素に属する前記第 2 電極を互いに接続する複数の C S バスラインとを有し、

前記振動電圧は、前記複数の C S バスラインのいずれかを介して前記第 2 電極に印加され、任意の行に属する画素の前記第 2 電極に印加される前記振動電圧は実質的に等しく、

前記振動電圧は、第 1 振動電圧と、前記第 1 振動電圧と異なる第 2 振動電圧を含み、

前記第 1 振動電圧の平均振幅および前記第 2 振動電圧の平均振幅はいずれも 0 であり、

任意の垂直走査時間において、互いに隣接する 2 行の内の一方の行に属する画素の前記第 2 電極に前記第 1 振動電圧が印加され、他方の行に属する画素の前記第 2 電極に前記第 2 振動電圧が印加される、液晶表示装置。

【請求項 3】

それぞれが、液晶容量と補助容量とを有する複数の画素を備え、

表示動作を行っている状態において、前記複数の画素の内の任意の画素の前記液晶容量に、1 垂直走査時間内に複数回振動する振動電圧と、所定の階調電圧とが印加される、液晶表示装置であって、

前記液晶容量は、前記複数の画素ごとに設けられた画素電極と、前記複数の画素に共通の対向電極とを有し、

前記補助容量は前記画素電極に電氣的に接続された第 1 電極と、絶縁層と、前記絶縁層を介して前記第 1 電極に対向する第 2 電極とを有し、

前記複数の画素は、複数の行および複数の列を形成するように配列されており、

前記複数の画素毎に設けられた T F T と、それぞれの T F T に接続されたゲートバスラインと、ソースバスラインと、

それぞれが、各行の画素に属する前記第 2 電極を互いに接続する複数の C S バスラインとを有し、

前記振動電圧は、前記複数の C S バスラインのいずれかを介して前記第 2 電極に印加され、任意の行に属する画素の前記第 2 電極に印加される前記振動電圧は実質的に等しく、

前記振動電圧は、第 1 振動電圧と、前記第 1 振動電圧と異なる第 2 振動電圧を含み、

前記第 1 振動電圧および前記第 2 振動電圧は、位相が互いに 180° 異なり、

任意の垂直走査時間において、互いに隣接する 2 行の内の一方の行に属する画素の前記第 2 電極に前記第 1 振動電圧が印加され、他方の行に属する画素の前記第 2 電極に前記第 2 振動電圧が印加される、液晶表示装置。

【請求項 4】

前記第 1 振動電圧および前記第 2 振動電圧の周期はいずれも 2 水平走査時間であり、振幅は互いに等しい、請求項 1 から 3 のいずれかに記載の液晶表示装置。

【請求項 5】

任意の垂直走査時間において、前記複数の画素のそれぞれの第 2 電極に印加される前記振動電圧は、連続する m 行毎に異なる、請求項 1 から 3 のいずれかに記載の液晶表示装置

。

【請求項 6】

前記連続する m 行毎に異なる周期はいずれも 1 水平走査時間の m 倍であり、振幅は互いに等しい、請求項 5 に記載の液晶表示装置。

【請求項 7】

前記複数の CS バスラインの中で電氣的に独立な CS バスラインの数が偶数である、請求項 1 から 6 のいずれかに記載の液晶表示装置。

【請求項 8】

前記複数の CS バスラインは、第 1 CS バスラインと第 2 CS バスラインとを含み、
 任意の垂直走査時間において、互いに隣接する 2 行の内的一方の行に属する画素の前記第 2 電極に前記第 1 振動電圧が前記第 1 CS バスラインを介して印加され、他方の行に属する画素の前記第 2 電極に前記第 2 振動電圧が前記第 2 CS バスラインを介して印加され、前記第 1 振動電圧と前記第 2 振動電圧は同時に印加され、前記第 1 および第 2 CS バスラインは前記ゲートバスラインに平行である、請求項 7 に記載の液晶表示装置。

【請求項 9】

前記振動電圧の電圧波形は、最大振幅を規定する 2 つの電位と、平均電位と一致する 1 つの電位を含む、少なくとも 3 つの電位を有している、請求項 1 から 8 のいずれかに記載の液晶表示装置。

【請求項 10】

前記補助容量を CCS 、前記液晶容量の最小値を CLC_{min} 、前記液晶層の電気光学特性の閾値電圧を V_{th} とするとき、前記振動電圧の実効値は、 $V_{th} \cdot \{ (CCS + CLC_{min}) / CCS \}$ の $1/10$ 以上 1 倍以下である、請求項 1 から 9 のいずれかに記載の液晶表示装置。

【請求項 11】

ノーマリー・ブラックモードで表示を行う請求項 1 から 10 のいずれかに記載の液晶表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、液晶表示装置およびその駆動方法に関する。

【背景技術】

【0002】

液晶表示装置は、高精細、薄型、軽量および低消費電力等の優れた特長を有する平面表示装置であり、近年、表示性能の向上、生産能力の向上および他の表示装置に対する価格競争力の向上に伴い、市場規模が急速に拡大している。

【0003】

従来一般的であったツイステッド・ネマティック・モード（TNモード）の液晶表示装置は、正の誘電率異方性を持つ液晶分子の長軸を基板表面に対して略平行に配向させ、且つ、液晶分子の長軸が液晶層の厚さ方向に沿って上下の基板間で略 90 度捻れるように配向処理が施されている。この液晶層に電圧を印加すると、液晶分子が電界に平行に立ち上がり、捻れ配向（ツイスト配向）が解消される。TNモードの液晶表示装置は、電圧による液晶分子の配向変化に伴う旋光性の変化を利用することによって、透過光量を制御するものである。

【0004】

TNモードの液晶表示装置は、生産マージンが広く生産性に優れている。一方、表示性能とりわけ視野角特性の点で問題があった。具体的には、TNモードの液晶表示装置の表示面を斜め方向から観測すると、表示のコントラスト比が著しく低下し、正面からの観測で黒から白までの複数の階調が明瞭に観測される画像を斜め方向から観測すると階調間の輝度差が著しく不明瞭となる点が問題であった。さらに、表示の階調特性が反転し、正面からの観測でより暗い部分が斜め方向からの観測ではより明るく観測される現象（いわゆる

10

20

30

40

50

る、階調反転現象)も問題であった。

【0005】

近年、これらTNモードの液晶表示装置における視野角特性を改善した液晶表示装置として、特許文献1に記載のインプレイン・スイッチング・モード(IPSモード)、特許文献2にマルチドメイン・パーティカル・アラインド・モード(MVAモード)、特許文献3に記載の軸対称配向モード(ASMモード)および、特許文献4に記載の液晶表示装置等が開発された。

【0006】

これらの新規なモード(広視野角モード)の液晶表示装置はいずれも視野角特性に関する上記の具体的な問題点を解決している。すなわち、表示面を斜め方向から観測した場合に表示コントラスト比が著しく低下したり、表示階調が反転するなどの問題は起こらない。

10

【先行技術文献】

【特許文献】

【0007】

【特許文献1】特公昭63-21907号公報

【特許文献2】特開平11-242225号公報

【特許文献3】特開平10-186330号公報

【特許文献4】特開2002-55343号公報

【発明の概要】

20

【発明が解決しようとする課題】

【0008】

しかしながら、上述のIPSモードやMVAモード等の液晶表示装置においては、液晶層に印加する階調電圧を従来のTNモードの液晶表示装置よりも高精度に制御しなければならない。これは、IPSモードやMVAモードの液晶表示装置では、印加電圧(V)の変化量に対する表示輝度(Y)の変化量の比($\alpha = \Delta Y / \Delta V$)が、TNモードに比較して大きいことに起因する。

【0009】

さらに、TNモードの液晶表示装置が一般にノーマリホワイトモード(以下、NWモードという。)で表示を行うのに対し、上述のIPSモードやMVAモードの液晶表示装置は、ノーマリー・ブラックモード(以下、NBモードという。)で表示を行うことにも関連している。

30

【0010】

γ 特性が $\gamma = 2.2$ に調整された256階調(0階調が最低輝度(黒)、255階調が最高輝度(白)とする。)表示の一般的な表示装置における表示むら(輝度むら)は、20~60階調、即ち黒付近の中間調(グレー)を表示した際に最も顕著に観測される。NBモードの液晶表示装置では、この黒付近の中間調での印加電圧の変化に対する輝度変化量の比(α)がNWモードの液晶表示装置に比べて大きいので、表示むらを低減するためには、液晶層に印加される電圧を高精度で制御しなければならない。

【0011】

40

従って、IPSモードやMVAモードの液晶表示装置においては、TFT素子等の回路要素の加工精度の向上や駆動回路(種々の信号電圧生成回路を含む)の高性能化が必要となり、製造コストが高くなる点が問題であった。逆に言えば、TFT素子等の加工精度あるいは駆動回路の性能が同等な場合、IPSモードやMVAモードの液晶表示装置は、表示面法線からの観察において、表示均一性(表示品位)および表示分解能がTNモードの液晶表示装置に比べて劣ってしまうという問題があった。

【0012】

上述したように、印加電圧の変化量に対する表示輝度の変化量の比($\alpha = \Delta Y / \Delta V$)が大きいことに起因する表示むらの問題は、TNモードの液晶表示装置に比較してIPSモードやMVAモードの液晶表示装置において顕著であり、また、NWモードの液晶表示

50

装置に比較してNBモードの液晶表示装置において顕著であるが、全ての液晶表示装置に共通の問題であり、印加電圧の変化量に対する表示輝度の変化量の比 ($\alpha = \Delta Y / \Delta V$) を小さくすることができれば、表示品位を改善することができる。

【0013】

本発明は上記諸点に鑑みてなされたものであり、その目的は、表示むらの発生が低減され高品位な表示が可能な液晶表示装置を提供することにある。本発明の他の目的は、低電圧で駆動可能な液晶表示装置を提供することにある。

【課題を解決するための手段】

【0014】

本発明の液晶表示装置は、それぞれが液晶層と前記液晶層に電圧を与える一对の電極とによって構成される液晶容量を有する複数の画素を備え、表示動作を行っている状態において、前記複数の画素の内の任意の画素の前記液晶容量に、1垂直走査時間内に複数回振動する振動電圧と、所定の階調電圧とが印加される、ことを特徴とし、そのことによって上記目的が達成される。

【0015】

本発明の液晶表示装置は、それぞれが液晶層と前記液晶層に電圧を与える一对の電極とによって構成される液晶容量を有する複数の画素を備え、任意の垂直走査時間内において、前記複数の画素の内の任意の画素の前記一对の電極の一方に所定の階調電圧が印加されるとともに、前記一对の電極の前記一方または他方に、1垂直走査時間内に複数回振動する振動電圧が印加されることを特徴とする。

【0016】

本発明の液晶表示装置は、それぞれが液晶層と前記液晶層に電圧を与える一对の電極とによって構成される液晶容量を有する複数の画素を備え、表示信号に応じた階調電圧を生成する階調電圧生成回路と、対向電圧を生成する対向電圧生成回路と、1垂直走査時間内に複数回振動する振動電圧を生成する振動電圧生成回路とを備え、任意の垂直走査時間内において、前記複数の画素の内の任意の画素が有する前記一对の電極の一方に前記階調電圧が印加され、前記一对の電極の他方に前記対向電圧が印加され、且つ、前記一方または他方に前記振動電圧が印加されることを特徴とする。

【0017】

ある実施形態において、前記複数のそれぞれの前記液晶容量が有する一对の電極は、前記複数の画素ごとに設けられた画素電極と、前記複数の画素に共通の対向電圧が印加される対向電極とで構成され、前記階調電圧は前記画素電極に印加され、前記振動電圧は前記対向電極に印加される。

【0018】

ある実施形態において、前記複数の画素のそれぞれは補助容量をさらに有し、前記液晶容量は、前記複数の画素ごとに設けられた画素電極と、前記複数の画素に共通の対向電極とを有し、前記補助容量は前記画素電極に電氣的に接続された第1電極と、絶縁層と、前記絶縁層を介して前記第1電極に対向する第2電極とを有し、前記振動電圧は、前記2電極に印加される。

【0019】

ある実施形態において、前記複数の画素は、複数の行および複数の列を形成するように配列されており、任意の垂直走査時間において、任意の行に属する画素の前記第2電極は、互いに電氣的に接続されている。

【0020】

ある実施形態において、任意の行に属する画素の前記第2電極に印加される前記振動電圧は実質的に等しい。

【0021】

ある実施形態において、前記振動電圧は、第1振動電圧と、前記第1振動電圧と異なる第2振動電圧を含み、任意の垂直走査時間において、任意の行に属する画素の前記第2電極に印加される前記振動電圧は、前記第1振動電圧および前記第2振動電圧のいずれか一

10

20

30

40

50

方である。

【 0 0 2 2 】

ある実施形態において、任意の垂直走査時間において、互いに隣接する 2 行の内の一方の行に属する画素の前記第 2 電極に前記第 1 振動電圧が印加され、他方の行に属する画素の前記第 2 電極に前記第 2 振動電圧が印加される。

【 0 0 2 3 】

ある実施形態において、前記第 1 振動電圧および前記第 2 振動電圧の周期はいずれも 2 水平走査時間であり、振幅は互いに等しく、且つ、位相が互いに 180° 異なる。

【 0 0 2 4 】

ある実施形態において、任意の垂直走査時間において、前記複数の画素のそれぞれの第 2 電極に印加される前記振動電圧は、連続する m 行毎に異なる。

10

【 0 0 2 5 】

ある実施形態において、前記連続する m 行毎に異なる振動電圧の周期はいずれも 1 水平走査時間の m 倍であり、振幅は互いに等しい。

【 0 0 2 6 】

ある実施形態において、任意の垂直走査時間において、前記複数の画素のそれぞれの前記第 2 電極に印加される前記振動電圧は、実質的に互いに等しい。

【 0 0 2 7 】

ある実施形態において、前記振動電圧の周期は 1 水平走査時間である。

【 0 0 2 8 】

20

ある実施形態において、前記複数の画素毎に設けられた T F T と、それぞれの T F T に接続されたゲートバスラインと、ソースバスラインとを更に有し、任意の行の画素に属する前記第 2 電極は、それぞれ対応する行のゲートバスラインに接続されている。

【 0 0 2 9 】

ある実施形態において、前記複数の画素は、複数の行および複数の列を形成するように配列されており、前記複数の画素毎に設けられた T F T と、それぞれの T F T に接続されたゲートバスラインと、ソースバスラインと、それぞれが、各行の画素に属する前記第 2 電極を互いに接続する複数の C S バスラインとを有し、前記複数の C S バスラインの内で電氣的に独立な C S バスラインの数が偶数である。

【 0 0 3 0 】

30

ある実施形態において、前記振動電圧の電圧波形は、最大振幅を規定する 2 つの電位と、平均電位と一致する 1 つの電位を含む、少なくとも 3 つの電位を有している。

【 0 0 3 1 】

ある実施形態において、前記補助容量を C_{CS} 、前記液晶容量の最小値を C_{LC_min} 、前記液晶層の電気光学特性の閾値電圧を V_{th} とするとき、前記振動電圧の実効値は、 $V_{th} \cdot \{ (C_{CS} + C_{LC_min}) / C_{CS} \}$ の $1/10$ 以上 1 倍以下である。

【 0 0 3 2 】

ある実施形態において、前記振動電圧の実効値は、前記液晶層の電気光学的な閾値電圧 V_{th} の $1/10$ 以上 1 倍以下である。

【 0 0 3 3 】

40

ある実施形態において、前記振動電圧の振動の周期は 1 水平走査時間の整数倍である。

【 0 0 3 4 】

ある実施形態において、前記振動電圧の周期は 1 水平走査時間である。

【 0 0 3 5 】

ある実施形態において、前記液晶表示装置は、ノーマリー・ブラックモードで表示を行う。

【 0 0 3 6 】

本発明による液晶表示装置の駆動方法は、それぞれが液晶層と前記液晶層に電位差を与える一対の電極とによって構成される液晶容量を有する複数の画素を備える液晶表示装置の駆動方法であって、任意の垂直走査時間において、前記複数の画素の全ての前記液晶容

50

量に、1 垂直走査時間よりも短い周期で振動する振動電圧を印加する工程と、前記振動電圧が印加された状態で、前記複数の画素のそれぞれに対応する階調電圧をそれぞれの前記液晶容量に印加する工程とを包含する。

【発明の効果】

【0037】

本発明によると、液晶容量に階調電圧に重畳して振動電圧を印加することによって、階調電圧の変化量に対する輝度の変化量の比率（ $V-Y$ 曲線の傾き）を小さくすることができるので、表示むらの発生が低減され高品位な表示が可能となる。階調電圧の変化量に対する輝度の変化量の比率を小さくする効果は、階調電圧が低い領域で効果が大きいので、特に NB モードの表示品位を改善する効果が大きい。また、振動電圧を重畳することによって、電気光学特性における閾値電圧を低下させることができるので、低電圧駆動の液晶表示装置を提供することができる。

10

【図面の簡単な説明】

【0038】

【図1】従来の典型的な液晶表示装置 10 の構成および駆動方法を模式的に示す図である。

【図2】本発明による実施形態の液晶表示装置 20 の構成および駆動方法の一例を模式的に示す図である。

【図3】本発明による他の実施形態の液晶表示装置 30 の構成および駆動方法の一例を模式的に示す図である。

20

【図4】本発明による実施形態の液晶表示装置において、液晶層に印加される電圧と階調電圧との関係を示すグラフである。

【図5】 V_{addrms} の値をパラメータとして、液晶表示装置の輝度（ Y ）の階調電圧依存性（ $V-Y$ 特性）を示すグラフであり、（a）は NB モードの液晶表示装置の特性を示し、（b）は TN モードなどの NW モードの液晶表示装置の特性を示す。

【図6】（a）から（c）は、階調電圧の変化量に対する輝度 Y の変化量の比率（ $\Delta Y / \Delta (1/2) V_{sigpp}$ ）を小さくすることによって、表示むらが低減されることを説明するための図であり、（a）は $V-Y$ 特性を示すグラフであり、（b）は表示階調 N と表示輝度 Y との関係を示すグラフであり、（c）は表示階調 N と階調電圧（ $1/2$ ） V_{sigpp} との関係を示すグラフである。

30

【図7】本発明による実施形態の液晶表示装置において、階調電圧の変化量に対する輝度 Y の変化量 ΔY と表示輝度 Y との比率（ $\Delta Y / Y$ ）が小さくなることを説明するための図である。

【図8】本発明による実施形態のアクティブマトリクス型液晶表示装置 40 の電氣的な等価回路を模式的に示す図である。

【図9】本発明による実施形態のアクティブマトリクス型液晶表示装置の駆動方法を説明するための図であり、種々の信号の波形を模式的に示す図である。

【図10】 $VCSBL$ の振動状態と液晶容量 CLC に印加される電圧 $VCLC$ との関係を示すための図であり、ゲートバスラインの電圧波形、 CS バスラインの電圧（ $type A$ ）および液晶容量 CLC の電圧波形を複数の行にわたって説明する図である。

40

【図11】 $VCSBL$ の振動状態と液晶容量 CLC に印加される電圧 $VCLC$ との関係を示すための図であり、ゲートバスラインの電圧波形、 CS バスラインの電圧（ $type B1$ および $B2$ ）および液晶容量 CLC の電圧波形を複数の行にわたって説明する図である。

【図12】 $VCSBL$ の振動状態と液晶容量 CLC に印加される電圧 $VCLC$ との関係を示すための図であり、ゲートバスラインの電圧波形、 CS バスラインの電圧（ $type C$ ）および液晶容量 CLC の電圧波形を複数の行にわたって説明する図である。

【図13】 $VCSBL$ の振動状態と液晶容量 CLC に印加される電圧 $VCLC$ との関係を示すための図であり、ゲートバスラインの電圧波形、 CS バスラインの電圧（ $type AN$ ）および液晶容量 CLC の電圧波形を複数の行にわたって説明する図である。

50

【図 1 4】V C S B L の振動状態と液晶容量 C L C に印加される電圧 V C L C との関係を説明するための図であり、ゲートバスラインの電圧波形、C S バスラインの電圧 (t y p e B N 1 および B N 2) および液晶容量 C L C の電圧波形を複数の行にわたって説明する図である。

【図 1 5】V C S B L の振動状態と液晶容量 C L C に印加される電圧 V C L C との関係を説明するための図であり、ゲートバスラインの電圧波形、C S バスラインの電圧 (t y p e C N) および液晶容量 C L C の電圧波形を複数の行にわたって説明する図である。

【発明を実施するための形態】

【 0 0 3 9 】

以下、図を参照しながら本発明による実施形態の液晶表示装置およびその駆動方法を説明する。

【 0 0 4 0 】

まず、従来の典型的な液晶表示装置の駆動方法を図 1 (a) および (b) を参照しながら説明する。

【 0 0 4 1 】

図 1 (a) は従来の典型的な液晶表示装置 1 0 の 1 画素の構成を模式的に示している。この画素は、液晶層 1 1 と、液晶層 1 1 に電位を与えるための一对の電極 (画素電極 1 2 および対向電極 1 4) から構成される液晶容量 1 0 a を有している。画素電極 1 2 には階調電圧発生回路 1 6 から所定の階調電圧 (V_{sig}) が供給され、対向電極 1 4 には対向電圧発生回路 1 8 から対向電圧が供給される。

【 0 0 4 2 】

なお、アクティブマトリクス型液晶表示装置では、一般に、それぞれの画素は、液晶容量 1 0 a の電圧を保持するための補助容量、及び T F T 等のアクティブ素子を有するが、ここでは省略している。また、図 1 (a) において、画素電極 1 2 および対向電極 1 4 が、液晶層 1 1 を介して互いに対向する平行平板構造を有するように示しているが、上述した I P S モードの液晶表示装置のように、画素電極 1 2 と対向電極 1 4 とが同一の基板上に形成された櫛型電極構造をとっても良い。

【 0 0 4 3 】

図 1 (b) は、画素電極 1 2 に印加される階調電圧 V_{sig} の波形、対向電極 1 4 に印加される対向電圧 V_{com} の波形および液晶容量 1 0 a に印加される電圧 V_{LC} の波形を模式的に示した図である。

【 0 0 4 4 】

階調電圧 V_{sig} は、表示すべき輝度 (階調) に応じた振幅 (V_{sigpp}) を有し、且つ垂直走査時間 (ここではフレーム時間 T_f) の 2 倍の周期で振動する矩形波である。対向電圧 V_{com} は、表示の輝度によらず、また時間軸に対しても一定の値を有する直流電圧である。対向電圧 V_{com} は液晶容量 1 0 a に印加される電圧 V_{LC} の平均値 V_{LCave} が 0 V となるように設定してある。従って、液晶容量 1 0 a (液晶層 1 1) に印加される電圧 V_{LC} ($= V_{sig} - V_{com}$) の実効値 V_{LCrms} は、その実効値が階調電圧の V_{sig} の振幅 V_{sigpp} の $1/2$ で、その周期が T_f の 2 倍の矩形波となる。従って、従来の典型的な液晶表示装置の場合、液晶容量 1 0 a に印加される電圧 V_{LC} の実効値 V_{LCrms} は、表示する階調によらず、すなわち黒から白までの全ての階調に亘って V_{sigpp} の $1/2$ となる。

【 0 0 4 5 】

なお、液晶容量 1 0 a に印加される電圧 V_{LC} を T_f の 2 倍の周期で振動する矩形波とし、 T_f 毎に極性が反転するようにするのは、液晶表示装置の信頼性の観点からの要求であり、極性反転の間隔 (= 反転周期の 2 分の 1) を垂直走査時間 (例えば、フレーム時間 (概ね 16 . 7 m s)) に設定するのが一般的である。

【 0 0 4 6 】

本明細書において、「垂直走査時間」とは、ある走査線が選択され、次にその走査線が選択されるまでの時間と定義することにする。1 垂直走査時間は、ノンインターレース駆

10

20

30

40

50

動においては1フレーム時間であり、インターレース駆動においては1フィールド時間に対応する。また、各垂直走査時間内において、ある走査線を選択する時刻と、その次の走査線を選択する時刻との差(時間)を1水平走査時間(1H)という。

【0047】

次に、図2を参照しながら、本発明による実施形態の液晶表示装置20の構成およびその駆動方法を説明する。

【0048】

図2(a)は液晶表示装置20の1画素の構成を模式的に示している。図1(a)に示した構成要素と実質的に同じ構成要素は共通の参照符号で示し、ここでは説明を省略する。液晶表示装置20は、振動電圧発生回路17をさらに有している点において、図1(a)に示した液晶表示装置10と異なっている。

10

【0049】

液晶表示装置20において、振動電圧発生回路17で生成された振動電圧 V_{add} は、画素電極12に印加される。従って、画素電極12には、階調電圧発生回路16から所定の階調電圧 V_{sig} が印加されるとともに、振動電圧 V_{add} が印加される。なお、図2(a)においては、振動電圧発生回路17の出力が画素電極12に直接入力される構成を示しているが、後述するように、画素電極12に補助容量が接続されている場合には、補助容量を構成する電極に振動電圧を印加することによって、補助容量を介して画素電極12に間接的に振動電圧を印加してもよい。

【0050】

20

階調電圧発生回路16および対向電圧発生回路18は、図2(b)に示すように、それぞれ図1(b)と同様の、階調電圧 V_{sig} および対向電圧 V_{com} を出力する。

【0051】

振動電圧発生回路17が出力する振動電圧 V_{add} は、表示の輝度(階調)によらず、一定の振幅 V_{addpp} を有し、振動の平均電圧 V_{addave} は0Vであり、 T_{add} の2倍の周期で振動する矩形波である。ここで、 T_{add} は T_f よりも短い時間とする。表示の均一性の観点から T_{add} は T_f の整数分の1、即ち $T_{add} = T_f / 2, T_f / 3, T_f / 4, \dots, T_f / k$ (k = 自然数)であることが好ましく、 $k > 100$ がさらに好ましい。

【0052】

30

画素電極12に階調電圧 V_{sig} および振動電圧 V_{add} が印加され、対向電極14に対向電圧 V_{com} が印加される結果、液晶容量10aに印加される電圧は振動の振幅が V_{sigpp} 、振動の周期が2倍の T_f 、実効値が V_{sigpp} の1/2の矩形波(図1で示した典型的な液晶表示装置10と同様の電圧)に、振動振幅 V_{addpp} 、振動の周期が2倍の T_{add} の V_{add} が重畳した電圧となる。

【0053】

従って、本実施形態の液晶表示装置20においては、 V_{sigpp} の値がゼロのときでも液晶容量10aに印加される電圧 V_{LC} の実効値はゼロとはならず、振動電圧の振幅 V_{addpp} の1/2(すなわち、 V_{addrms})となる。

【0054】

40

また、階調電圧発生回路16が出力する階調電圧 $(1/2) \times V_{sigpp}$ が振動電圧の実効値 V_{addrms} に比べて大きくなればなるほど、液晶容量10aに印加される電圧の実効値 V_{LCrms} は階調電圧 $(1/2) \times V_{sigpp}$ の値に近づく。すなわち、階調電圧 $(1/2) \times V_{sigpp}$ の値が小さい領域では階調電圧の値の変化に対する液晶容量10aに印加される実効的な電圧 V_{LCrms} の変化量が小さくなる。これが本発明の作用の本質であり、従来の典型的な液晶表示装置と本質的に異なる点である。

【0055】

次に、図3(a)および(b)を参照しながら、本発明による他の実施形態の液晶表示装置30の構成と動作を説明する。

50

【 0 0 5 6 】

液晶表示装置 30 は、振動電圧発生回路 17 の出力が対向電極 14 に供給される構成を有している。階調電圧発生回路 16、振動電圧発生回路 17 および対向電圧発生回路 18 が出力する電圧は、図 3 (b) に示すように、図 2 (b) と同じである。

【 0 0 5 7 】

液晶表示装置 20 では振動電圧 V_{add} が画素電極 12 に印加されたのに対し、液晶表示装置 30 では、対向電極 14 に印加されるが、画素電極 12 と対向電極 14 はいずれも液晶容量 10 a を構成する電極であるので、液晶容量 10 a に印加される電圧 V_{LC} の波形は、図 3 (b) に示すように、図 2 (b) と実質的に同じになり、図 2 (b) の構成の場合に得られた本発明の本質的な作用が得られる。

10

【 0 0 5 8 】

次に、図 4 および図 5 を参照しながら、振動電圧 V_{add} を液晶容量 10 a に付加的に (重疊的に) 印加することによって得られる作用・効果を説明する。

【 0 0 5 9 】

図 4 は、 $V_{add\ rms}$ の値をパラメータとして、液晶容量 10 a に印加される電圧 $V_{LC\ rms}$ の階調電圧依存性を示すグラフである。なお、グラフの横軸は階調電圧 $(1/2) \times V_{sig\ pp}$ である。 $V_{add\ rms}$ の値は $0\ V_{rms} < A\ V_{rms} < B\ V_{rms} < C\ V_{rms}$ の 4 条件とした。A、B および C の実効値 (V_{rms}) は、ここでは $1.5\ V_{rms}$ 、 $2.0\ V_{rms}$ 、 $2.5\ V_{rms}$ とした。上述したように、 $V_{LC\ rms}$ の値は、階調電圧 $(1/2) \times V_{sig\ pp}$ が 0 V ときの $V_{add\ rms}$ の値に等しい。また、階調電圧の値が大きくなるにつれて、 $V_{LC\ rms}$ の値は階調電圧の値に近づく。

20

【 0 0 6 0 】

図 4 からわかるように、 $V_{add\ rms}$ の値が増大するに従って、低階調すなわち $(1/2) \times V_{sig\ pp}$ の低電圧側で、階調電圧 $(1/2) \times V_{sig\ pp}$ の変化量に対する $V_{LC\ rms}$ の変化量の比率 (曲線の傾き)、すなわち $\Delta V_{LC\ rms} / \Delta (1/2) \times V_{sig\ pp}$ が小さくなっている。従来の液晶表示装置に対応する図 4 中の $V_{add\ rms} = 0\ V_{rms}$ の直線と比較すると、振動電圧 $V_{add\ rms}$ を印加することによって、 $\Delta V_{LC\ rms} / \Delta (1/2) \times V_{sig\ pp}$ を小さくする効果が得られることがわかる。また、この効果の程度は、階調電圧 $(1/2) \times V_{sig\ pp}$ が低電圧側で顕著であることがわかる。

30

【 0 0 6 1 】

図 5 (a) および (b) は、 $V_{add\ rms}$ の値をパラメータとして、液晶表示装置の輝度 (Y) の階調電圧依存性 (V - Y 特性) を示すグラフである。なお、グラフの横軸は階調電圧 $(1/2) \times V_{sig\ pp}$ である。図 5 (a) は、MVA モードや IPS モードなどの NB モードの液晶表示装置の特性を示し、図 5 (b) は TN モードなどの NW モードの液晶表示装置の特性を示す。なお、この V - Y 特性を「液晶層の電気光学特性」ということもある。

【 0 0 6 2 】

図 5 (a) および (b) からわかるように、 $V_{add\ rms}$ の値が増大するに従って、階調電圧 $(1/2) \times V_{sig\ pp}$ の小さい側で $(1/2) \times V_{sig\ pp}$ の変化量に対する輝度 Y の変化量の比率 (曲線の傾き)、すなわち $\Delta Y / \Delta (1/2) \times V_{sig\ pp}$ が小さくなっている。

40

【 0 0 6 3 】

まず、図 5 (a) を見ると、V - Y 特性における閾値電圧 V_{th} (輝度が上昇し始める電圧 : $V_{add} = 0\ V_{rms}$ の場合、約 $2.2\ V$) は、 $V_{add\ rms}$ の値が増加するに従って、低電圧側に移動する。 $V_{add\ rms}$ の値が、 $V_{add} = 0\ V_{rms}$ のときの閾値電圧 (約 $2.2\ V$) を超えると、閾値電圧が消滅する ($V_{add} = C\ V_{rms}$ の曲線を参照)。従って、 $V_{add\ rms}$ が $V_{add} = 0\ V_{rms}$ のときの V - Y 特性の閾値電圧 V_{th} を超えると、階調電圧 $(1/2) \times V_{sig\ pp}$ の値を 0 V としても十分に低

50

い輝度（黒表示）が得られず、表示のコントラスト比が著しく低下する。もちろん、 $V_{add\ rms}$ の値を適切に設定することにより、十分な表示のコントラスト比を維持しつつ、閾値電圧を十分に低くすることが可能である。 V_{add} の実効値は、 $V - Y$ 特性の閾値電圧 V_{th} の $1/10$ 以上1倍以下であることが好ましい。 V_{th} の $1/10$ 未満であると V_{add} を印加することによる効果が小さく、 V_{th} を超えるとコントラスト比が低下する。

【0064】

図5（b）は本発明をTNモードに適用した場合の $V - Y$ 特性である。 V_{add} の実効値が大きくなるに従って、 $V - Y$ 特性が低電圧側に移動していることがわかる。即ち、本発明によれば低電圧で駆動可能な液晶表示装置が得られることができることがわかる。

10

【0065】

次に、図6（a）から（c）および図7を参照しながら、低階調側での階調電圧（ $(1/2) \times V_{\text{sigpp}}$ ）の変化量に対する輝度 Y の変化量の比率（ $\Delta Y / \Delta (1/2) \times V_{\text{sigpp}}$ ）を小さくすることによって、表示むらが低減されることを説明する。なお、表示むらの低減効果は、上述したように、NBモードの液晶表示装置において顕著なので、以下の説明では、NBモードの液晶表示装置について説明する。図6（a）は、図5（a）に示した $V_{add} = B \cdot V_{rms}$ （本発明）と $V_{add} = 0 V_{rms}$ （従来）の場合の $V - Y$ 特性を示すグラフである。

【0066】

表示むら低減効果の評価は、任意の階調（ N ）を表示した状態の輝度 Y に対する、その状態で階調電圧 $(1/2) \times V_{\text{sigpp}}$ が一定の変化（変化量： ΔV ）をしたときの輝度の変化量 ΔY との比を指標として用いた。典型的な液晶表示装置の表示輝度（ Y ）の階調（ N ）依存特性は、図6（b）のように設定される。

20

【0067】

液晶表示装置は、図6（a）に示す $V - Y$ 特性を有する場合、図6（b）表示輝度の階調依存性を得るために、図6（c）に示すように、階調 N に対して階調電圧の設定を行う。

【0068】

ここで、任意の階調 N_n を表示しているときに、液晶容量に印加される階調電圧が、所定の階調電圧 V_n から ΔV だけ変動したとすると、表示の輝度は ΔY だけ変化する。液晶容量に印加される階調電圧の変動量 ΔV は、階調電圧発生回路の精度、あるいは液晶表示装置のTF T素子の特性ばらつき等に起因して、即ち製造のばらつきに起因して発生する。

30

【0069】

また、製造ばらつきによる変動量 ΔV の値が同一であっても、液晶表示装置で観察される輝度むらは、液晶表示装置の $V - Y$ 特性によって異なる。具体的には、図6（c）の階調電圧 $(1/2) \times V_{\text{sigpp}}$ の表示階調依存性が急峻になるにつれて、即ち輝度（ Y ）の階調電圧 $(1/2) \times V_{\text{sigpp}}$ 依存性が緩やかになるにつれて、 ΔY の値は小さくなり、表示むらが低減される。本発明の実施形態の液晶表示装置は、図6（a）に示したように、表示輝度の階調電圧依存特性を緩やかにする効果を有しているので、その結果として直接的に表示むらを低減することが可能となる。

40

【0070】

図7に本実施形態の液晶表示装置で $V_{add\ rms}$ の大きさをパラメータとし、上述の表示むら指標である $\Delta Y / Y$ の階調（ N ）依存性を示す。図7は、表示階調（ N ）を0から255までの256階調に設定し、階調電圧のばらつき幅 ΔV を10mVとした場合である。図7からわかるように、従来の典型的な液晶表示装置の場合に対応する $V_{add} = 0 V_{rms}$ の場合、32階調付近で $\Delta Y / Y$ 値が最大となっている。この結果は、実際に典型的な液晶表示装置を目視で観測した場合の主観評価の結果とも一致しており、表示むらの評価の指標として $\Delta Y / Y$ 値が有効であることが確認できる。

【0071】

50

図 7 によれば V_{add} の値が増加するのに従って、 $\Delta Y / Y$ の値が減少しており、表示むらが改善されていることがわかる。具体的には、 $V_{add} = B \cdot V_{rms} = 2.0 V_{rms}$ のときの $\Delta Y / Y$ の最大値は、従来の液晶表示装置 ($V_{add} = 0 V_{rms}$) の値の $1/3$ 程度に改善されている。

【0072】

上述したように、本発明の実施形態の液晶表示装置では、表示動作を行っている状態において、液晶容量に、振動電圧 (V_{add}) と、階調電圧 ($(1/2) \times V_{sigpp}$) とが印加され、その結果、表示輝度の階調電圧依存性が改善される。なお、振動電圧は 1 垂直走査時間内に複数回振動する信号であればよい。液晶容量に印加する振動電圧は、液晶容量を構成する一対の電極 (画素電極および対向電極) のいずれか一方に印加すればよく、画素電極に印加してもよいし、対向電極に印加してもよい。また、振動電圧を画素電極に印加する場合、振動電圧発生回路からの出力を画素電極に直接接続する必要は無く、例えば、画素毎に TFT などのスイッチング素子が設けられ、液晶容量に電氣的に接続された補助容量を有するアクティブマトリクス型液晶表示装置においては、補助容量を構成する電極に振動電圧を印加すればよい。

【0073】

以下に、本発明による実施形態のアクティブマトリクス型液晶表示装置の構成と動作を説明する。

【0074】

本発明による実施形態の典型的なアクティブマトリクス型液晶表示装置 40 の電氣的な等価回路について図 8 を参照しながら説明する。

【0075】

アクティブマトリクス型液晶表示装置 40 は、複数の画素を有し、それぞれの画素が TFT 素子 (TFT_{mn}) と、液晶容量 (CLC_{mn}) および補助容量 (CCS_{mn}) とを有する。それぞれの画素の電氣的な等価回路は略同等である。

【0076】

TFT_{mn} を有する画素について説明する。TFT_{mn} のゲート端子はゲートバスライン (走査線) GB_{Lm} に接続されており、ソース端子はソースバスライン (信号線) SB_{Ln} に接続されている。TFT_{mn} のドレイン端子は、液晶容量 CLC_{mn} を構成する一方の電極 (画素電極 PH_{mn}) と、補助容量 CCS_{mn} を構成する一方の電極 (補助容量電極 CH_{mn}) に接続されている。液晶容量 CLC_{mn} を構成する他方の電極は ComLC (液晶容量対向電極) に接続されている。補助容量 CCS_{mn} を構成する他方の電極 (補助容量対向電極) は CS バスライン CSBL_m に接続されている。対向電極 ComLC は、典型的には全ての画素に対して共通に設けられ、すべての液晶容量 CLC_{mn} を構成する上記液晶容量対向電極に実質的に同じ電圧を印加することができる。また、CSBL_m は、典型的には少なくとも行方向に対して共通の電極であり、各行の画素に属する補助容量 CCS_{mn} を構成する上記補助容量対向電極に実質的に同じ電圧を印加することができる。

【0077】

本実施形態のアクティブマトリクス形液晶表示装置 40 の各画素に振動電圧 V_{add} を印加する駆動方法を説明する。

【0078】

液晶表示装置 40 では、CS バスライン CSBL_m または ComLC の少なくとも一方に振動電圧を印加することによって、液晶表示装置 40 の各画素に振動振幅 V_{addp} の振動電圧 V_{add} を印加でき上述の効果を得ることができる。補助容量 CCS_{mn} の補助容量対向電極に接続されている CS バスライン CSBL_m に振動電圧を印加する場合について説明する。

【0079】

以下の説明では説明を簡略化するために、一つの液晶容量 CLC_{mn} に限って、また 1 垂直走査時間に限って説明する。すなわち、以下の説明では 1 垂直走査時間に一つの液

10

20

30

40

50

晶容量 C_{LC_mn} に印加される電圧 V_{CLC_mn} に振動電圧 V_{add} を重畳できることについての説明を行う。この説明に基づけば、複数の画素、複数の垂直走査時間、或いは典型的な液晶装置で用いられる各種反転駆動方法等に対応して、液晶容量に印加される電圧に振動電圧を重畳する方法を見出すことは容易である。

【0080】

図9に、液晶表示装置40のソースバスライン SBL_n 、ゲートバスライン GBL_m 、CSバスライン $CSBL_m$ に印加する各電圧の波形、および画素電極 PH_mn に印加される電圧の波形を模式的に示す。図9の上段から、ソースバスライン SBL_n に印加する電圧の波形 V_{SBL_n} 、CSバスライン $CSBL_m$ に印加する電圧の波形 V_{CSBL_m} 、ゲートバスライン GBL_m に印加する電圧の波形 V_{GBL_m} 、及び画素電極 PH_mn に印加される電圧の波形 V_{PH_mn} の順に示してある。また、各電圧の波形に破線で示してあるのは液晶容量対向電極 $ComLC$ に印加する電圧の波形 V_{ComLC} である。

10

【0081】

本実施形態では、液晶容量に印加される電圧 V_{CLC} に振動電圧 V_{add} を重畳するために、 V_{CSBL_m} を振動電圧（矩形波）としてある。振動電圧 V_{CSBL_m} の振動の振幅は V_{CSpp} 、振動の周期は1垂直走査時間よりも短い時間である。

【0082】

時刻 T_1 で V_{GSL} が V_{gL} から V_{gH} に変化することにより、 TFT_mn が導通状態（オン状態）となり、画素電極 PH_mn にソースバスライン SBL_n の電圧 V_{SBL_t1} が伝達され、液晶容量 C_{LC_mn} 及び補助容量 C_{CS_mn} が充電される。よって、画素電極 PH_mn の電圧 V_{PH_mn} は、

20

$$V_{PH_mn} = V_{SBL_t1}$$

となる。

【0083】

つづいて時刻 T_2 のとき、ゲートバスライン GBL_m の電圧が V_{gH} から V_{gL} へ変化することにより、 TFT_mn が非導通状態（OFF状態）となり、液晶容量 C_{LC_mn} および補助容量 C_{CS_mn} が、ソースバスライン SBL_n と電気的に絶縁される。なお、この直後アクティブマトリクス構造に起因する寄生容量等の影響により、 V_{PH_mn} は引き込み電圧 V_d だけ低下し、

30

$$V_{PH_mn} = V_{SBL_t1} - V_d$$

となる。

【0084】

つづいて時刻 T_3 のとき、補助容量 C_{CS_mn} に接続されたCSバスライン $CSBL_m$ の電圧 V_{CSBL_m} が V_{CSpp} だけ低下する。この V_{CSBL_m} の電圧変化に伴い、 V_{PH_mn} は、

$$V_{PH_mn} = V_{SBL_t1} - V_d - K \times V_{CSpp}$$

但し、 $K = C_{CS} / (C_{LC} + C_{CS})$

となる。

【0085】

40

つづいて時刻 T_4 では、 V_{CSBL_m} が V_{CSpp} だけ増加する。この V_{CSBL_m} の電圧変化に伴い、 V_{PH_mn} は、

$$V_{PH_mn} = V_{SBL_t1} - V_d$$

となる。

【0086】

時刻 T_5 では、 V_{CSBL_m} が V_{CSpp} だけ低下する。この V_{CSBL_m} の電圧変化に伴い、 V_{PH_mn} は、

$$V_{PH_mn} = V_{SBL}(T_1) - V_d - K \times V_{CSpp}$$

となる。

【0087】

50

従って、 V_{PH_mn} は時刻 T_3 から T_4 の間は

$$V_{PH_mn} = V_{SBL_t1} - V_d - K \times V_{CSpp}$$

で、時刻 T_4 から T_5 の間は

$$V_{PH_mn} = V_{SBL_t1} - V_d$$

である。

【0088】

上記時刻 $T_3 \sim T_5$ の V_{PH_mn} の電圧変化は次に画素が書き換えられるとき、すなわち T_1 に等価な時刻(T_1 から1垂直走査時間後の時刻)になるまで繰り返し継続する。よって、画素電極 PH_mn に印加される電圧 V_{PH_mn} に振動電圧(V_{add})を重畳することが可能となり、アクティブマトリクス型液晶表示装置においても本発明の効果を得ることが可能となる。

10

【0089】

液晶容量に印加される電圧に重畳される振動電圧について説明する。

【0090】

画素電極 PH_mn の電圧 V_{PH_mn} に重畳される振動電圧 V_{add} の振幅 V_{addpp} は、前記時刻 T_3 から T_4 の間の V_{PH_mn} と時刻 T_4 から T_5 の間の V_{PH_mn} の電圧差であるから

$$V_{addpp} = K \times V_{CSpp}$$

となる。画素電極 PH_mn の電圧 V_{PH_mn} に重畳される振動電圧 V_{add} の振幅 V_{addpp} は CS バスライン $CSBL_m$ の振動電圧 V_{CSBL_m} の振幅 V_{CSpp} に比例している。尚、液晶容量 CLC_mn に印加される電圧 V_{CLC_mn} は画素電極 PH_mn の電圧 V_{PH_mn} から液晶容量対向電極 $ComLC$ の電圧 V_{ComLC} を差し引いた電圧

20

$$V_{CLC_mn} = V_{PH_mn} - V_{ComLC}$$

となる。本実施形態では V_{ComLC} は時間によらず一定の電圧値をとるように設定してある(図9に破線で示してある)。よって、液晶容量 CLC_mn に印加される電圧 V_{CLC_mn} にも画素電極電圧 V_{PH_mn} に重畳される振動電圧 V_{add} と同一の振動電圧が重畳される。故に、 V_{CLC_mn} に重畳される振動電圧 V_{add} の振幅 V_{addpp} もまた

$$V_{addpp} = K \times V_{CSpp}$$

30

となる。

【0091】

1垂直走査時間内での液晶容量 CLC_mn の電圧 V_{CLC_mn} の平均値 V_{CLCave_mn} について説明する。

【0092】

典型的な液晶表示装置では垂直走査時間に比べて水平走査時間(時刻 T_1 から T_3 の間)が十分に短い、また本実施形態では V_{CSBL_m} の振動波形がデューティ比1:1の矩形波である、これらの点を考慮すれば、 V_{PHave_mn} は、略

$$V_{PHave_mn} = V_{SBL_t1} - V_d - K \times V_{CSpp} / 2$$

となる。 V_{PHave_mn} は CS バスライン $CSBL_m$ の電圧 V_{CSBL_m} の振幅 V_{CSpp} に依存している。

40

【0093】

今、 V_{CSpp} が0ボルトとした場合の V_{PHave_mn} を V_{PHaveR_mn} とすれば、

$$V_{PHaveR_mn} = V_{SBL_t1} - V_d$$

となる。 V_{PHaveR_mn} を用いて V_{PHave_mn} を書き改めれば

$$V_{PHave_mn} = V_{PHaveR_mn} - K \times V_{CSpp} / 2$$

となる。

【0094】

上式右边第2項は、1垂直走査時間内での画素電極電圧の平均値 V_{PHave_mn} の

50

値が $VCSpp$ に依存して変化するときの変化量を示している。この変化量を $EVPHave_mn$ とすれば、

$$EVPHave_mn = -K \times VCSpp / 2$$

となる。

【0095】

よって、 $VPHave_mn$ は

$$VPHave_mn = VPHaveR_mn + EVPHave_mn$$

但し、

$$VPHaveR_mn = VSBlt1 - Vd$$

$$EVPHave_mn = -K \times VCSpp / 2$$

10

と書き改められる。

【0096】

液晶容量 CLC_mn に印加される電圧 $VCLC_mn$ は、画素電極 PH_mn の電圧 VPH_mn から液晶容量対向電極 $ComLC$ の電圧 $VComLC$ を差し引いた電圧である。液晶容量対向電極 $ComLC$ の電圧 $VComLC$ は図9に破線で示したように $VComLC$ は時間によらず一定の電圧値を示す。よって、1垂直走査時間内における $VCLC_mn$ の平均値 $VCLCave_mn$ は

$$VCLCave_mn =$$

$$VSBlt1 - Vd - K \times VCSpp / 2 - VComLC$$

となる。上記関係式によれば $VCLCave_mn$ も $VPHave_mn$ 同様 CS バスライン $CSBL_m$ の振動電圧 $VCSBL_m$ の振幅 $VCSpp$ に依存している。

20

【0097】

ここで、前記 $VPHave_mn$ の場合と同様、 $VCSpp$ が0ボルトとしたときの $VCLCave_mn$ の値を $VCLCaveR_mn$ とし、 $VCSpp$ の値の変化に伴う $VCLCave_mn$ の値の変化量を $EVCLCave_mn$ として、 $VCLCave_mn$ を書き改めれば、

$$VCLCave_mn = VCLCaveR_mn + EVCLCave_mn$$

但し、

$$VCLCaveR_mn = VSBlt1 - Vd - VComLC$$

$$EVCLCave_mn = -K \times VCSpp / 2$$

30

となる。

【0098】

ゲートバスラインの電圧と CS バスラインの電圧の振動のタイミングの変化が1垂直走査時間内の液晶容量 CLC_mn に印加される電圧の平均値に与える影響について説明する。

【0099】

図9では、時刻 $T3$ (TFT 素子がオフ状態となった後、最初に CS ・バスラインの電圧が変化する時刻) のとき CS バスラインの電圧 $VCSBL_m$ が $VCSpp$ だけ低下している。これに対して、時刻 $T3$ で CS バスラインの電圧が $VCSpp$ だけ増加する場合について示す。図9を参照しつつ行った説明を基に時刻 $T3$ で $VCSBL_m$ の電圧が $VCSpp$ だけ増加する場合の $VCLCave_mn$ 、 $VCLCaveR_mn$ 、 $EVCLCave_mn$ 及び $Vaddpp$ を、それぞれ $VCLCave^*_mn$ 、 $VCLCaveR^*_mn$ 、 $EVCLCave^*_mn$ 及び $Vaddpp^*$ とすれば(「 $*$ 」を付記すれば)

$$VCLCave^*_mn =$$

$$VCLCaveR^*_mn + EVCLCave^*_mn$$

$$VCLCaveR^*_mn = VSBlt1 - Vd - VComLC$$

$$EVCLCave^*_mn = K \times VCSpp / 2$$

$$Vaddpp^* = K \times VCSpp$$

となる。

50

40

【0100】

$VCLCaveR_mn$ 、 $EVCLCave_mn$ と $VCLCaveR^*_mn$ 、 $EVCLCave^*_mn$ とをそれぞれ比較すれば、

$$\begin{aligned} VCLCaveR_mn &= VCLCaveR^*_mn \\ EVCLCave_mn &\neq EVCLCave^*_mn \end{aligned}$$

である。

しかるに、

$$VCLCave_mn \neq VCLCave^*_mn$$

となる。

【0101】

よって、1垂直走査時間内の液晶容量 CLC_mn に印加される電圧の平均値は時刻T3でのCSバスライン電圧 $VCSBL_m$ の変化状態に依存して異なった値をとる。

【0102】

ゲートバスラインの電圧とCSバスラインの電圧の振動のタイミングの変化が液晶容量に重畳される振動電圧の振幅の値に与える影響について説明する。

【0103】

$Vaddpp$ と $Vaddpp^*$ を比較すれば、

$$Vaddpp = Vaddpp^*$$

であり、液晶容量に重畳される振動電圧の振幅はCSバスライン電圧 $VCSBL_m$ の時刻T3での変化状態に依存せず同一の値をとる。

【0104】

以上まとめると、図8及び図9で説明した駆動方法、具体的にはCSバスラインの電圧を振動電圧とすることにより、TFト素子を用いたアクティブ・マトリクス駆動において液晶容量に印加される電圧に振動電圧を重畳できる。また、振動電圧が重畳されるのに伴って、垂直走査時間内に液晶容量に印加される電圧の平均値が変化する。さらに、垂直走査時間内に液晶容量に印加される電圧の平均値はゲートバスラインの電圧とCSバスラインの電圧の振動のタイミングに依存して変化する。

【0105】

上述の説明では説明を簡略化するために一つの液晶容量 CLC_mn に関して、また1垂直走査時間に限って説明した。すなわち、1垂直走査時間に一つの液晶容量 CLC_mn に振動電圧 $Vadd$ が重畳されること、及び振動電圧 $Vadd$ の重畳に伴い1垂直走査時間に液晶容量 CLC_mn に印加される電圧の平均値 $VCLCave_mn$ が変化することに関する原理的説明であった。この説明に基づけば、複数の画素、複数の垂直走査時間、或いは典型的な液晶装置で用いられる各種反転駆動方法等に対応して、液晶容量に印加される電圧に振動電圧を重畳する方法を見出すことは容易に可能である。この際に注意しなければならないのは、複数の画素、或いは複数の垂直走査時間内において重畳される振動電圧の振幅($Vaddpp$)、及び垂直走査時間内に液晶容量に印加される電圧の平均値($VCLCave$)を同一とすることである。なぜなら、これらの値が画素毎、あるいは垂直走査時間毎に異なればそれに応じた輝度差(輝度ムラ、あるいはチラツキ)が発生してしまうからである。

【0106】

前述の原理的な説明に基づけば、 $Vaddpp$ を同一とするためにはソースバスライン電圧の振動の振幅を画素毎及び垂直走査時間毎に $VCSpp$ を一定とすれば良い。

【0107】

$VCLCave$ を画素毎及び垂直走査時間毎に同一とするためには、 $VCSpp$ を一定にするのに加えて、ゲートバスラインの電圧とCSバスラインの電圧の振動のタイミングにも注意する必要がある。図9に示したようにCSバスラインの電圧を矩形波で振動させる場合には、画素毎及び垂直走査時間毎に図9の時刻T3でCSバスラインの電圧の変化方向を統一し $EVCLCave_mn$ の値を一定にする必要がある。ゲートバスラインを用いて書き込み画素をライン状に走査するアクティブマトリクス型液晶表示装置では、前

10

20

30

40

50

記条件を満足するために、水平走査時間とCSバスラインの電圧の振動周期に一定の規則を満たす必要がある。

【0108】

水平走査時間とCSバスラインの電圧の振動周期に関する規則について説明する。

【0109】

図10から図12はVCSBLの振動状態と液晶容量CLCに印加される電圧VCLCとの関係を説明するための模式図である。

【0110】

それぞれの図の上段には、第m行からm+7行までの行毎のゲートバスラインGBLの電圧VGBLの波形を示している。中段にはCSバスラインの電圧VCSBLの波形を示している。下段には上段のゲートバスラインのそれぞれに対応した行毎の液晶容量CLCの電圧VCLCの波形を模式的に示してある。さらに、VCLCの波形の右側にはEVCの値を、さらにその右にはVaddpの値を示してある。

10

【0111】

図10では全ての行のCSバスラインに同一の振動電圧VCSBL type Aを印加している。例えばゲートバスラインGBL_m、GBL_{m+1}、GBL_{m+2}、GBL_{m+3}、GBL_{m+4}、GBL_{m+5}、GBL_{m+6}に対応するCSバスラインにVCSBL type Aを印加している。

【0112】

VCSBL type Aの振動の周期は水平走査時間の2倍(2H)であり、振動の振幅はVCSppである。図9の説明に基づけば、VCSBL type Aの電圧波形の位相は、VCSBL type Aの波形の平坦な部分で任意のVGBL波形がVgHからVgLに変化するように設定することが望ましい。図10では、製造上の問題等による波形の乱れを考慮し、VGBLの波形がVgHからVgLに変化する時刻をVCSBL type Aの波形の立ち上がり時刻とその直後の立下り時刻の中間の時刻、あるいは、立下り時刻とその直後の立ち上がり時刻の中間の時刻に一致するように設定してある。

20

【0113】

図10では、偶数行(m行、m+2行、m+4行、m+6行)と奇数行(m+1行、m+3行、m+5行、m+7行)とで、図9で説明した時刻T3でのVCSBL type Aの電圧変化の方向(増加或いは低下)が異なる。それに伴い、偶数行と奇数行でVCLCの波形が異なる。

30

【0114】

具体的には、偶数行のVCLCの電圧波形ではT3に等価な時刻でK×VCSppだけ電圧が低下し、その後1水平走査時間毎にK×VCSppだけ電圧が振動する。これに対して、奇数行ではT3に等価な時刻でK×VCSppだけ電圧が増加し、その後1水平走査時間毎にK×VCSppだけ電圧が振動する。

【0115】

従って、偶数行ではEVCの値が「 $-K \times VCSpp / 2$ 」であるのに対して奇数行ではEVCの値が「 $+K \times VCSpp / 2$ 」となり、液晶容量に印加される電圧の平均値(VCLCave)の異なる行が混在する。

40

【0116】

すなわち、図10に示す駆動方法を用いた場合には、たとえば表示面全体に均一な輝度を表示しようとしても、偶数行と奇数行で輝度が異なる問題が発生する。

【0117】

図11の駆動方法を用いると上記の問題を解決することができる。

【0118】

図11の駆動方法では、2種類のCSバスライン電圧VCSBL type B1とVCSBL type B2を用い、CSバスラインに1行毎に順次切り替えて接続する。即ち、偶数行のCSバスライン(例えばゲートバスラインVGBL_m、VGBL_{m+2}、VGBL_{m+4}、VGBL_{m+6}に対応するCSバスライン)の電圧はVCSBL type

50

e B 1とし、奇数行のCSバスライン（例えばゲートバスラインVGBL_{m+1}、VGBL_{m+3}、VGBL_{m+5}、VGBL_{m+7}に対応するCSバスライン）の電圧はVCSBLtype B 2とする。

【0119】

2種類のCSバスライン電圧VCSBLtype B 1、VCSBLtype B 2の振動の周期はいずれも水平走査時間の2倍（2H）である。また、VCSBLtype B 2の振動はVCSBLtype B 1の振動から水平走査時間（1H）だけ遅れている。即ち、VCSBLtype B 1とVCSBLtype B 2の振動の位相差は1Hである。ゲートバスライン電圧の波形と各CSバスラインの電圧の振動波形の位相は図10と同様に、ゲートバスライン電圧がV_{gH}からV_{gL}に変化する時刻と、対応するCSバスラインの電圧の振動波形の平坦部分の時刻（好ましくは、平坦部分の中心の時刻）が一致するように設定してある。

10

【0120】

2種類のCSバスライン電圧VCSBLtype B 1、VCSBLtype B 2の振動の振幅は同一の値VCSppである。

【0121】

上述のようにCSバスラインの電圧を設定した図11の駆動方法では、各行の時刻T₃に対応する時刻で、対応するCSバスラインの電圧がVCSppだけ減少している。よって、すべての行でE_{VCLC}の値が同一値「 $-K \times VCSpp / 2$ 」となる。ここで、K及びVCSppの値は全ての行で一定値となるように設定する。

20

【0122】

よって、図10を用いて説明した駆動方法のように行毎にE_{VCLC}の値が異なるといった問題は発生しない。

【0123】

さらに、図11の駆動方法ではV_{addpp}の値もすべての行で同一の値をとっている。

【0124】

したがって、図11に示す駆動方法用では、図10を基に説明した駆動方法で生じた問題を解決しつつ液晶容量に振動電圧を印加することが可能となり、本発明の効果を得ることができる。

30

【0125】

図12に示す駆動方法でも図11に示した駆動方法と同様、図10を参照して説明した駆動方法における問題を回避しつつ、本発明の効果を得ることができる。

【0126】

図11に示す駆動方法ではCSバスラインの電圧として異なる2種類の振動電圧VCSBLtype B 1、VCSBLtype B 2を用いた。これに対して、図12に示す駆動方法では1種類の振動電圧VCSBLtype Cを用いて本発明の効果を得る。

【0127】

図12の駆動法では全てのCSバスラインに同一のCSバスライン電圧VCSBLtype Cを印加する。

40

【0128】

CSバスライン電圧VCSBLtype Cの振動の周期は水平走査時間（1H）である。ゲートバスライン電圧の波形とCSバスラインの電圧の振動波形の位相は、各ゲートバスライン電圧がV_{gH}からV_{gL}に変化する時刻と、CSバスラインの電圧の振動波形の平坦部分の時刻（好ましくは、平坦部分の中心の時刻）が一致するように設定してある。

【0129】

CSバスライン電圧VCSBLtype Cの振動の振幅はVCSppである。

【0130】

図12に示す駆動方法では、全ての行で時刻T₃に対応する時刻にCSバスラインの電圧がVCSppだけ増加している。よって、全ての行でE_{VCLC}の値が同一の値「 $+K$

50

$\times VCSpp/2$ 」となり、 $Vaddpp$ もまた同一の値「 $K \times VCSpp$ 」となる。

【0131】

したがって、図12に示した駆動方法においても図11で説明した駆動方法と同様に、図10で説明した駆動方法を用いる際に発生する問題を生じることなく本発明の効果を得ることができる。

【0132】

尚、図12の駆動方法では全てのCSバスラインに対して同一のCSバスライン電圧 $VCSBLtypeC$ を用いている。つまり、CSバスラインに印加する振動電圧は1種類である。従って、振動電圧をCSバスラインに印加するのに代えて、液晶容量対向電極印加してもよい。即ち、図12の駆動方法を用いる場合には液晶容量対向電極 $ComLC$ の電圧 $VComLC$ に $VCSBLtypeC$ と同様の振動電圧を重畳することによっても、本発明の効果を得ることができる。

10

【0133】

$EVCLCave$ の符号について注目する。図11に示した実施形態では $EVCLCave$ の符号はマイナス(−)であり、図12の実施形態では $EVCLCave$ の符号はプラス(+)である。即ち、本発明では $EVCLCave$ の符号としてプラス或いはマイナスを適宜選ぶことができる。但し、 $EVCLCave$ の符号として好ましいのはプラスである。なぜならば、図9に示した Vd の影響を相殺する効果があるからである。

【0134】

図8に示したアクティブマトリクス型液晶表示装置において本発明の効果を得ることのできる駆動方法は、図11或いは図12に示した実施形態に限られない。

20

【0135】

電氣的に独立なCSバスラインの数とCSバスラインの振動電圧の振動の周期について説明する。

【0136】

図12で説明した駆動方法では電氣的に独立なCSバスラインは1種類であり、そのCSバスライン電圧の振動の周期は水平走査時間(1H)に等しい。図11で説明した駆動方法では電氣的に独立なCSバスラインは2種類であり、そのCSバスライン電圧の振動の周期は水平走査時間の2倍の時間(2H)に等しい。

【0137】

30

電氣的に独立なCSバスラインの数とCSバスライン電圧の振動の周期との関係はさらに拡張することができる。電氣的に独立なCSバスラインを3種類とし、そのCSバスライン電圧の振動の周期を水平走査時間の3倍の時間(3H)としてもよく、また電氣的に独立なCSバスラインを4種類とし、そのCSバスライン電圧の振動の周期を水平走査時間の4倍の時間(4H)としてもよく、さらに一般化すれば電氣的に独立なCSバスラインの数をN種類とし、そのCSバスライン電圧の振動の周期を水平走査時間のN倍(NH)とすれば良い。

【0138】

このとき、電氣的に独立な複数のCSバスラインは次に示す規則に従って配置する必要がある。CSバスラインが液晶表示装置最上行から順次 $CSBL_1$ 、 $CSBL_2$ 、 $CSBL_3$ 、 $CSBL_4$ 、 $CSBL_5$ 、・・・、 $CSBL_m$ と配置された液晶表示装置において、例えば3種類のCSバスライン電圧 $VCSBLtypeD1$ 、 $VCSBLtypeD2$ 、 $VCSBLtypeD3$ を配置する場合には $CSBL_1$ 、 $CSBL_4$ 、 $CSBL_7$ 、・・・のCSバスライン電圧を $VCSBLtypeD1$ とし、 $CSBL_2$ 、 $CSBL_5$ 、 $CSBL_8$ 、・・・のCSバスライン電圧を $VCSBLtypeD2$ とし、 $CSBL_3$ 、 $CSBL_6$ 、 $CSBL_9$ 、・・・のCSバスライン電圧を $VCSBLtypeD3$ とする必要がある。即ち、電氣的に独立なCSバスラインは $CSBL_1$ 、 $CSBL_4$ 、 $CSBL_7$ 、・・・の組と、 $CSBL_2$ 、 $CSBL_5$ 、 $CSBL_8$ 、・・・の組と、 $CSBL_3$ 、 $CSBL_6$ 、 $CSBL_9$ 、・・・の組の3種類とする必要がある。

40

50

【 0 1 3 9 】

さらに、例えば4種類のCSバスライン電圧VCSBLtypeE1、VCSBLtypeE2、VCSBLtypeE3、VCSBLtypeE4を配置する場合にはCSBL__1、CSBL__5、CSBL__9、・・・のCSバスライン電圧をVCSBLtypeE1とし、CSBL__2、CSBL__6、CSBL__10、・・・のCSバスライン電圧をVCSBLtypeE2とし、CSBL__3、CSBL__7、CSBL__11、・・・のCSバスライン電圧をVCSBLtypeE3とし、CSBL__4、CSBL__8、CSBL__12、・・・のCSバスライン電圧をVCSBLtypeE4とする必要がある。即ち、電氣的に独立なCSバスラインはCSBL__1、CSBL__5、CSBL__9、・・・の組と、CSBL__2、CSBL__6、CSBL__10、・・・の組と、CSBL__3、CSBL__7、CSBL__11、・・・の組と、CSBL__4、CSBL__8、CSBL__12、・・・の組の4種類とする必要がある。

10

【 0 1 4 0 】

さらに、例えばN種類のCSバスライン電圧VCSBLtypeF1、VCSBLtypeF2、VCSBLtypeF3、・・・、VCSBLtypeFNを配置する場合にはCSBL__1、CSBL__N+1、CSBL__2N+1、・・・のCSバスライン電圧をVCSBLtypeF1とし、CSBL__2、CSBL__N+2、CSBL__2N+2、・・・のCSバスライン電圧をVCSBLtypeF2とし、CSBL__3、CSBL__N+3、CSBL__2N+3、・・・のCSバスライン電圧をVCSBLtypeF3とし、・・・、CSBL__N、CSBL__2N、CSBL__3N、・・・のCSバスライン電圧をVCSBLtypeFNとする必要がある。即ち、電氣的に独立なCSバスラインはCSBL__1、CSBL__N+1、CSBL__2N+1、・・・の組と、CSBL__2、CSBL__N+2、CSBL__2N+2、・・・の組と、CSBL__3、CSBL__N+3、CSBL__2N+3、・・・の組と、・・・、CSBL__N、CSBL__2N、CSBL__3N、・・・の組のN種類とする必要がある。

20

【 0 1 4 1 】

上記複数CSバスライン電圧を用いる場合には、各CSバスライン電圧の位相についても次の条件を満たす必要がある。次に示す条件は、各駆動方法における全ての行で、図9で説明した時刻T3のときのCSバスライン電圧の変化方向を一致させるために設けた条件である。

30

【 0 1 4 2 】

前記3種類のCSバスライン電圧VCSBLtypeD1、VCSBLtypeD2、VCSBLtypeD3を用いる場合では、VCSBLtypeD1を基準とするときVCSBLtypeD2、VCSBLtypeD3の位相はそれぞれ水平走査時間(1H)、水平走査時間の2倍(2H)遅らせる必要がある。

【 0 1 4 3 】

前記4種類のCSバスライン電圧VCSBLtypeE1、VCSBLtypeE2、VCSBLtypeE3、VCSBLtypeE4を用いる場合では、VCSBLtypeE1を基準とするときVCSBLtypeE2、VCSBLtypeE3、VCSBLtypeE4の位相はそれぞれ水平走査時間(1H)、水平走査時間の2倍(2H)、水平走査時間の3倍(3H)遅らせる必要がある。

40

【 0 1 4 4 】

前記N種類のCSバスライン電圧VCSBLtypeF1、VCSBLtypeF2、VCSBLtypeF3、・・・、VCSBLtypeFNを用いる場合では、VCSBLtypeF1を基準とするときVCSBLtypeF2、VCSBLtypeF3、・・・、VCSBLtypeFNの位相はそれぞれ水平走査時間(1H)、水平走査時間の2倍(2H)、・・・、水平走査時間の(N-1)倍((N-1)H)遅らせる必要がある。

【 0 1 4 5 】

上述の駆動方法の場合でも、図11、図12で述べたのと同様の理由から各CSバスラ

50

インの振動電圧の平坦部分の中心の時刻と対応するゲートバスラインの電圧が V_{gH} から V_{gL} に変化する時刻を一致させることが好ましい。

【0146】

上述の説明から、電氣的に独立なCSバスラインの種類を増やすことによりCSバスラインに印加する振動電圧の周期を長くすることができ、振動電圧発生回路の作製を容易にすることができる。一方で、電氣的に独立なCSバスラインの種類を増やすことは液晶表示パネルの作製を困難にする。そこで、電氣的に独立なCSバスラインの種類は、これらの点を考慮して適宜設定すればよい。

【0147】

本発明の効果を得ることのできる駆動方法は上述の駆動方法に限られない。上述の説明ではCSバスラインに印加する電圧を矩形波としてあった。

【0148】

CSバスライン電圧に矩形波を用いる利点は、製造上の理由等によりゲートバスライン電圧、或いはCSバスライン電圧の位相が変動した場合の前記 $EVCLCave$ の変化を最小化することができる点にある。前記 $EVCLCave$ の説明は簡単のために矩形波について行い、且つ時刻 T_3 におけるCSバスライン電圧の変化状態（電圧増加或いは低下）で場合分けをして説明した。この場合、 $EVCLCave$ は液晶容量と補助容量の静電容量値 CLC 或いは CCS で決まる定数 K と、CSバスライン電圧の振動の振幅 V_{CSp} に依存している。しかしながら、一般的には $EVCLCave$ の値は前記 K と V_{CSp} の値に依存するのに加え、ゲートバスライン電圧が V_{gL} となりTF T素子がオフ状態となった瞬間（図9の時刻 T_2 に相当）のCSバスライン電圧と同電圧の1垂直走査時間内の平均電圧との電圧差にも依存する。即ち、 $EVCLCave$ の値を一定にするためには、TF T素子がオフ状態となった瞬間（図9の時刻 T_2 に相当）で、対応するCSバスラインの電圧を一定にすることが望ましい。前述の $EVCLCave$ の説明でCSバスライン電圧の変化状態（電圧増加或いは低下）によって $EVCLCave$ の値が異なっているのはこのためである。製造上の理由等によるゲートバスライン電圧、或いはCSバスライン電圧の位相の変動に対して $EVCLCave$ の変化を最小化するためには、前記時刻 T_2 付近でのCSバスライン電圧の変化を小さくすることが望ましい。矩形波を用いる場合には前記時刻 T_2 と波形の平坦部分を一致させることにより、製造上の理由等によるゲートバスライン電圧、或いはCSバスライン電圧の位相が変動した場合の前記 $EVCLCave$ の変化を最小化できる。

【0149】

次に、本発明による他の実施形態の液晶表示装置およびその駆動方法を説明する。

【0150】

本実施形態は、CSバスラインに印加する振動電圧の電圧波形が少なくとも3つの電位を含んでおり、この3つ以上の電位は、振動電圧の最大振幅（上記の実施形態の駆動方法における V_{addp} に相当）を規定する2つの電位と、振動電圧の平均電位と一致する1つの電位を含んでいる。ここで、「振動電圧の平均電位」とは、振動電圧の最大振幅を規定する2つの電位の単純な平均値ではなく、振動電圧の実効的な平均値を意味する。すなわち、振動電圧の波形は一周期において、当該平均電位よりも高い部分の面積と低い部分の面積とが互いに等しくなる。なお、以下に例示する振動電圧は、最大振幅を規定する2つの電位間の中心線に対して対称な波形を有しているので、振動電圧の最大振幅を規定する2つの電位の単純な平均値は振動電圧の実効的な平均値と一致している。

【0151】

また、前記振動電圧が振動電圧波形の平均電位と一致した電位を呈している時間（平坦部）に、その振動電圧が供給されるCSバスラインに接続された画素に接続されたTF T素子がオフ状態となるようにしている。以下の示す例では、ゲートバスライン電圧が V_{gL} となりTF T素子がオフ状態となった瞬間（図9の時刻 T_2 に相当）が、振動電圧の平均電位を呈している時間の真中となるようにしてある。なお、ここでは、振動電圧波形が前記3つの電位から構成されている例を示すが、前記3つの電位を含んでいる限り、5電

位、7 電位、9 電位・・・の電位を有してもよい。

【0152】

本実施形態によると、液晶容量に印加される電圧の平均値を変化させることなく、液晶容量に印加される電圧に振動電圧を重畳できることができる。即ち、 $EVC LCave$ の値をゼロに保ちつつ、一定の $Vaddp$ を得ることができる。このことによって、図10から図12を参照しながら説明した駆動方法を用いる場合よりも信頼性を向上することができる。その理由について次に説明する。

【0153】

一般に、CSバスラインの有する寄生容量及びバスライン抵抗で構成される電氣的負荷は、液晶表示装置の表示画面内の位置によって異なっている。CSバスラインに印加される振動電圧波形の実効的な波形は前記電氣的負荷の影響を受けるために鈍るため、その振幅（実効的な振幅）は表示画面内の位置によって異なることとなる。従って、図11および図12に示した先の実施形態の液晶表示装置において液晶容量に印加される電圧の平均値がCSバスラインに印加された振動電圧の振幅（実効的な振幅）に依存する場合には液晶容量に印加される電圧の平均値が表示画面内の位置に依存して変化することになる。この場合、表示面内の至る所で液晶層に印加される電圧の直流成分をゼロとすることができない、具体的には表示面内の至る所で対向電圧を最適値に調整することができないといった問題が生じる。液晶層に印加される電圧の直流成分がゼロに調整されていない液晶表示装置を長時間使用した場合には、液晶表示装置を構成する液晶材料或いは配向膜等の材料がダメージを受け、液晶表示装置の表示品位が低下してしまう。これに対して、本実施形態の液晶表示装置では液晶容量に印加される電圧の平均値がCSバスラインに印加された振動電圧の振幅（実効的な振幅）に依存するといったことがないため、前述のような液晶表示装置の信頼性にかかわる問題を生じることはない。

【0154】

一方、前述の説明によれば、液晶層に印加される電圧に重畳される振動電圧成分、即ち $Vaddp$ もまた液晶表示装置の表示画面内の位置に依存して変化することになる。しかしながら、振動電圧成分が表示画面の位置によって異なっても、表示品位に対する影響は大きくない。その理由について以下で説明する。

【0155】

液晶層に印加される電圧に重畳される振動電圧成分、即ち $Vaddp$ は、図5に示した輝度の階調電圧依存特性を改善に寄与するものであり、振動電圧成分の量（大きさ）が液晶表示装置の表示画面内の位置に依存して変化した場合にはそれに応じて前記改善の程度が表示画面内の位置に依存して変化するのみである。即ち、前述のように液晶表示装置の信頼性に影響を与えることはない。さらに、前述の改善の程度の、表示画面内の位置に依存した変化は、CSバスラインの電氣的負荷の変化に依存するものであるから、グラデーション状の緩やかでかつ連続的な変化となるため、その変化は視認され難い。即ち、表示品位上の問題は極めて小さい。

【0156】

次に、前述の図10、図11および図12に示した実施形態に対応する本実施形態を説明する。

【0157】

本実施形態では、前述の図10、図11および図12の実施形態で示したCSバスラインに印加する振動電圧 $VCSBLtypeA$ 、 $VCSBLtypeB1$ 、 $VCSBLtypeB2$ 、 $VCSBLtypeC$ をそれぞれ本実施形態の特徴を有する振動電圧 $VCSBLtypeAN$ 、 $VCSBLtypeBN1$ 、 $VCSBLtypeBN2$ 、 $VCSBLtypeCN$ とする。前述の実施形態での図10、図11、図12に対応する本実施形態での図を図13、図14、図15に示す。

【0158】

図13から図15に示したように、CSバスラインに印加する振動電圧の電圧波形は、振動電圧の最大振幅（ $Vaddp$ ）を規定する2つの電位と、振動電圧の平均電位と一

10

20

30

40

50

致する1つの電位を含んでいる。また、前記振動電圧が振動電圧波形の平均電位と一致した電位を呈している時間（平坦部）の丁度中央において、その振動電圧が供給されるCSバスラインに接続された画素に接続されたTFT素子がオフ状態となるようにしてある。

【0159】

図13、図14、図15に示したように、何れの図でも $EVCLCave = 0$ 、 $Vaddpp = K \times VCSpp$ となることが示されている。即ち、液晶容量に印加される電圧の平均値を変化させることなく、液晶容量に印加される電圧に振動電圧を重畳できることができる。

【0160】

特に、図10に対応した本実施形態を示す図13によれば、図10で問題であった奇数行、偶数行毎に液晶容量に印加される電圧の平均値が異なるといった問題、即ち $EVCLCave$ が異なるといった問題が解消されていることがわかる。

10

【0161】

また、本実施形態においても電氣的に独立なCSバスラインの数とその振動周期との間の関係については、前述の実施形態についての説明と同様の説明が成立する。即ち、電氣的に独立なCSバスラインの数をN種類とすれば、そのCSバスラインの水平走査時間のN倍とすることができる。

【0162】

この時、電氣的に独立なCSバスラインの数は偶数とし、任意のCSバスラインの振動電圧波形は、その任意の時刻の電圧変化に注目する時、それと逆方向でかつ変化量の同一の電圧変化をするCSバスラインが存在することが望ましい。そして、それら2つの電圧波形の印加されるCSバスラインの数は同数であることが望ましい。即ち、本実施形態の図14に示すように任意のCSバスラインの振動電圧に対してそれと逆相の（位相が180度異なる）振動電圧が存在することが望ましい。無論、前述の実施形態では図11に示す実施形態が望ましい。その理由は以下の通りである。

20

【0163】

一般に液晶表示装置の対向電極は有限の電気抵抗を有して電位基準（例えば対向電極電位）に接続されているため、CSバスラインに振動電圧を印加した場合、その振動電圧に連動して対向電極の電位も変動する。よって、液晶容量或いは補助容量にCSバスラインの振動電圧を効率良く伝えることができない（対向電極の電位を振動させることにも費やされてしまう）。これに対して、CSバスラインの振動電圧とそれと逆相の（位相が180度異なる）振動電圧が存在する場合、対向電極の電位の変動が抑制されるため、CSバスラインの振動電圧を液晶容量或いは補助容量に効率良く伝えることができる。

30

【0164】

なお、上述した実施形態ではいずれもCSバスライン電圧に矩形波を用いている。矩形波を用いることによって上述した利点を得られるが、以下の問題点もある。

【0165】

CSバスライン電圧に矩形波を用いることの問題点は、CSバスラインに瞬間的に多くの電流が流れることである。一般的に静電容量に振動電圧を印加する際に流れる電流値は電圧の時間微分に比例する。矩形波では、電圧が変化するとき（例えば、図9の時刻T4、T5）の電圧の時間微分の値が非常に大きいため（理想的な矩形波では無限大となる）、その瞬間に膨大な電流が流れる。この問題を回避するためには、電圧変化の時間微分の小さな波形（例えば、正弦波）を用いるのが好ましい。但し、図13～図15に例示したように3つ以上の電位を有する振動電圧を用いる場合、少なくとも振動電圧の平均値と一致する電位は一定時間維持される（平坦部を有する）ことが好ましい。

40

【0166】

CSバスライン電圧の波形は前述の矩形波を用いる場合の利点或いは問題点を考慮して適宜（例えば波形のなまった矩形波（ローパス・フィルターを透過した矩形波）或いは正弦波等）設定すればよい。

【0167】

50

なお、上記の説明では、画素電極に所定の階調電圧をそのまま印加する例を説明したが、これに限られず、例えば、液晶層の応答速度を改善するために、階調電圧とともにオーバーシュート用の電圧を印加する場合においても本発明の効果を得ることができる。

【産業上の利用可能性】

【0168】

本発明によると、表示むらの発生が低減され高品位な表示が可能な液晶表示装置が提供される。また、電気光学特性における閾値電圧を低下させることができるので、低電圧駆動の液晶表示装置を提供することができる。

【符号の説明】

【0169】

10、20、30、40 液晶表示装置

10a 液晶容量

11 液晶層

12 画素電極

14 対向電極

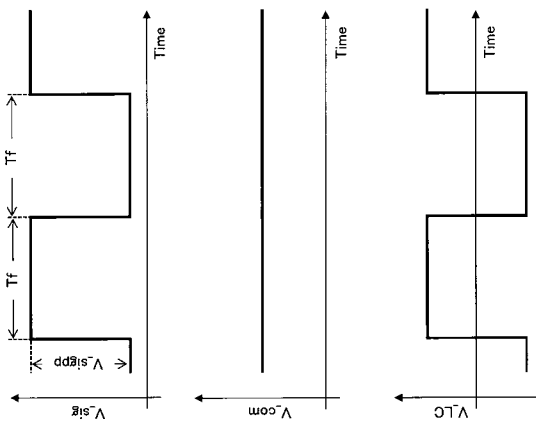
16 階調電圧

17 振動電圧

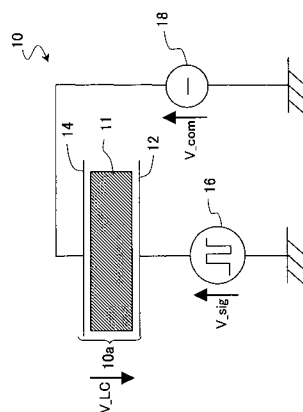
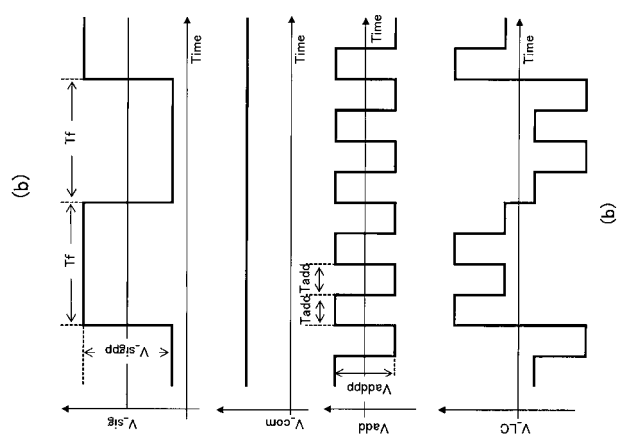
18 対向電圧

10

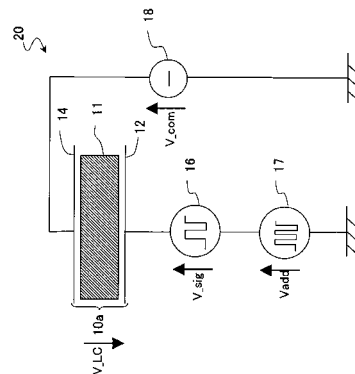
【図1】



【図2】

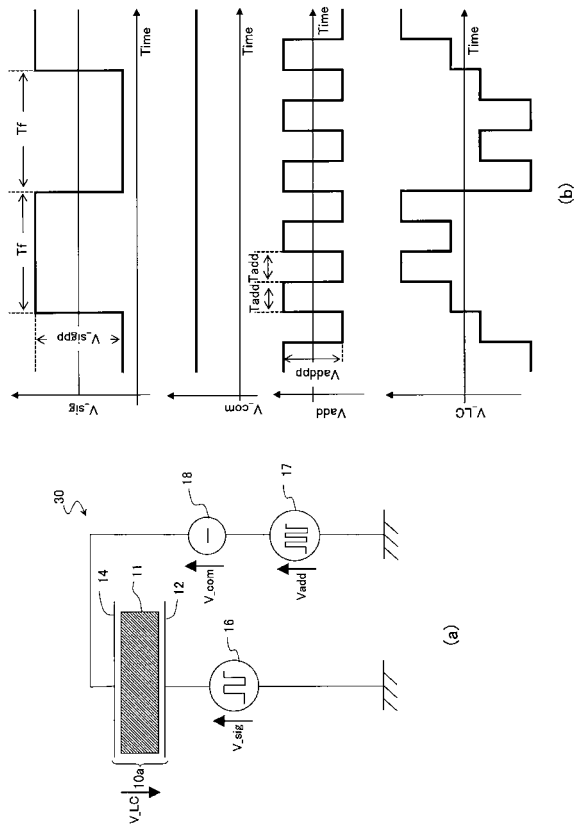


(a)

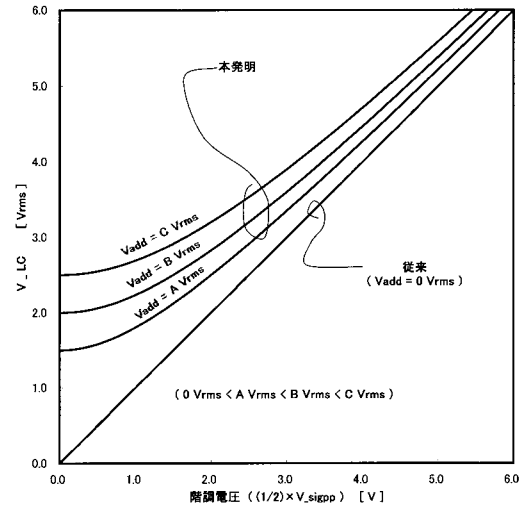


(a)

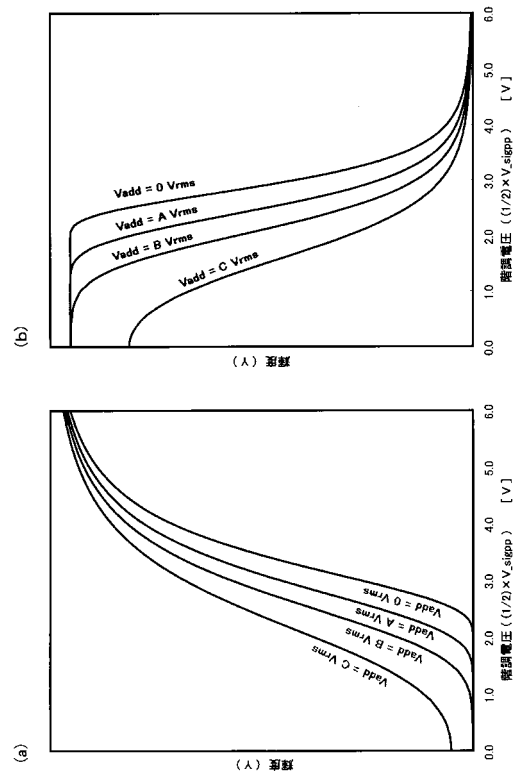
【図 3】



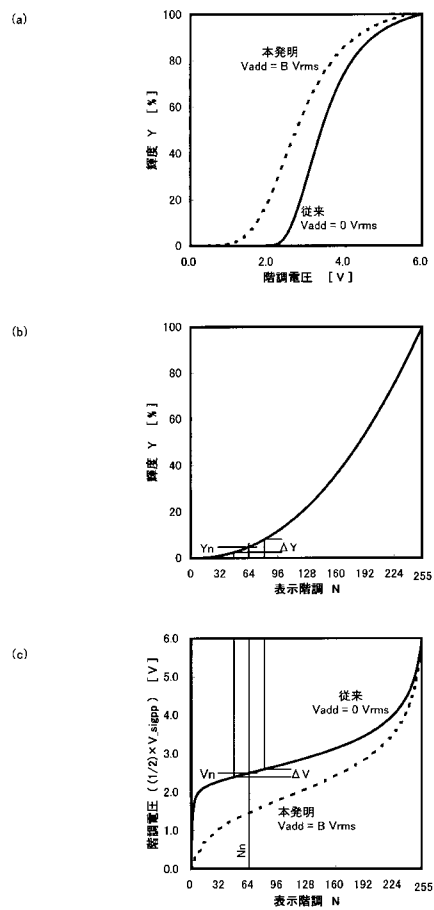
【図 4】



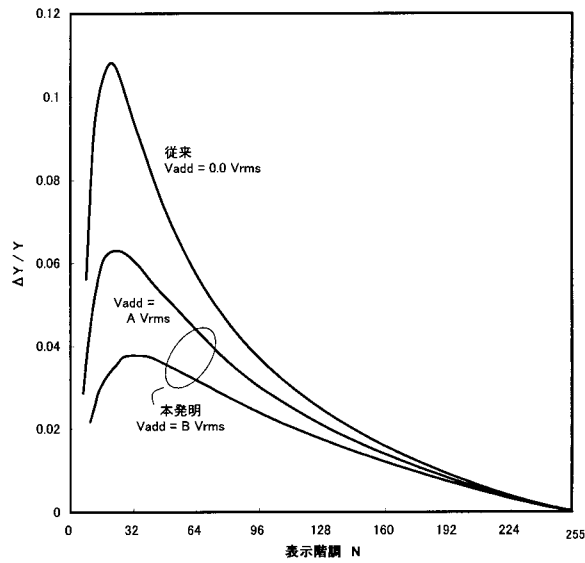
【図 5】



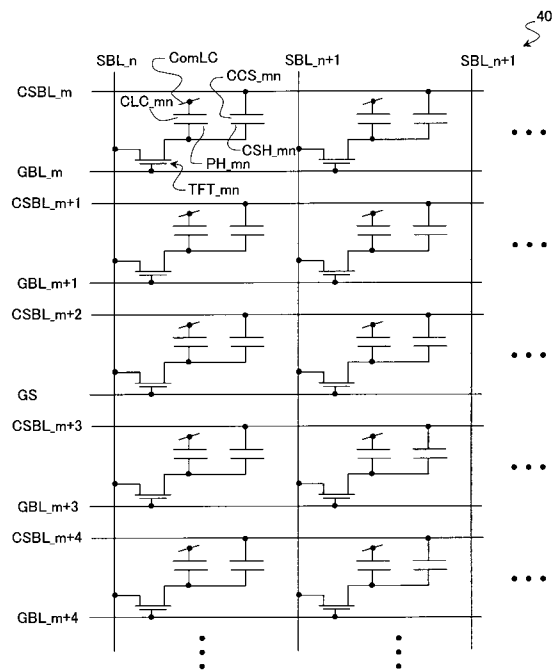
【図 6】



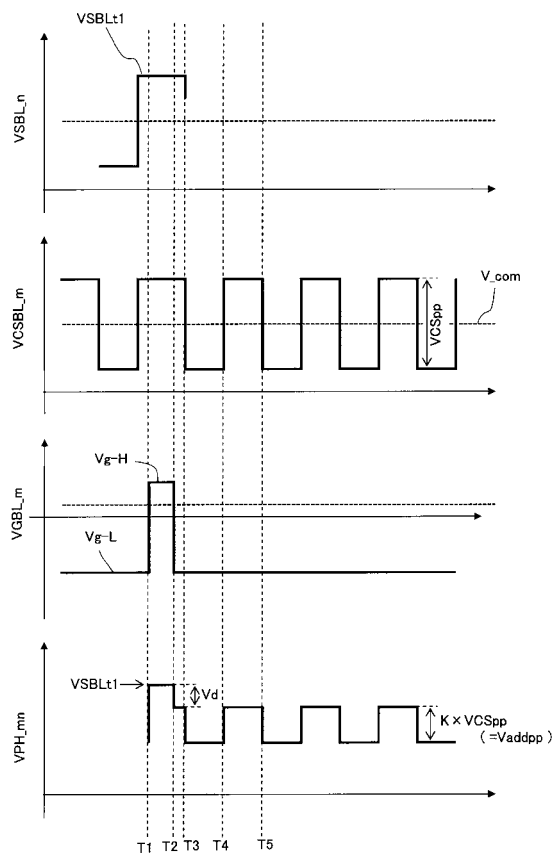
【図 7】



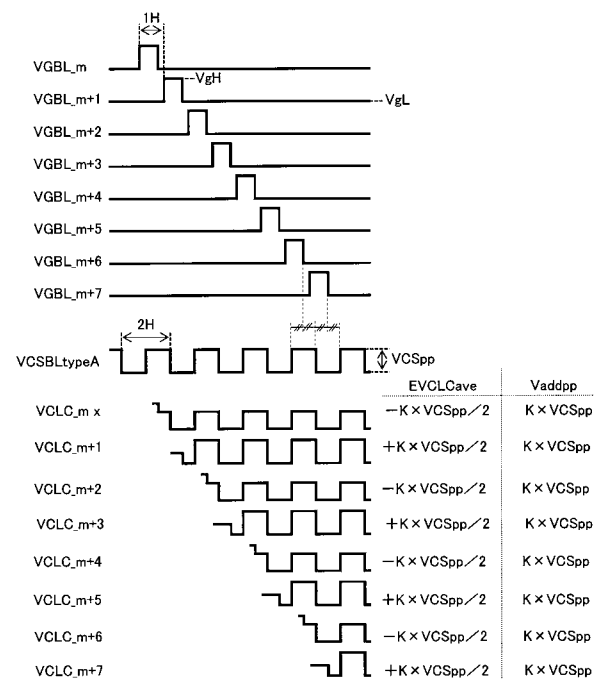
【図 8】



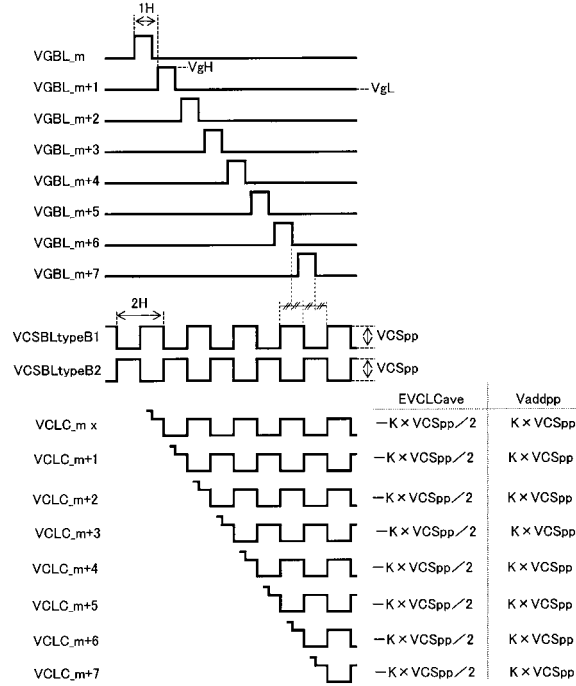
【図 9】



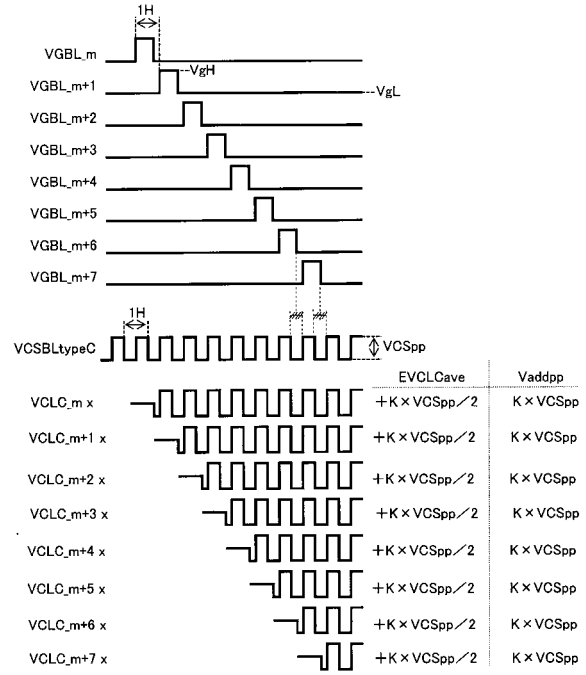
【図 10】



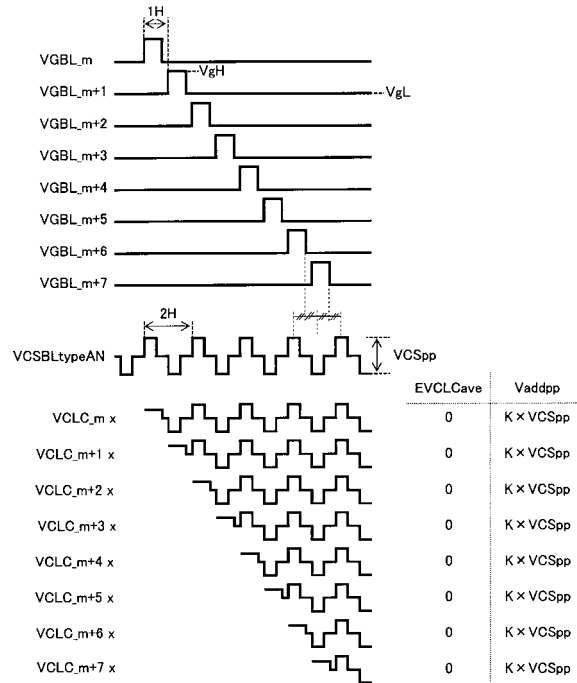
【図 1 1】



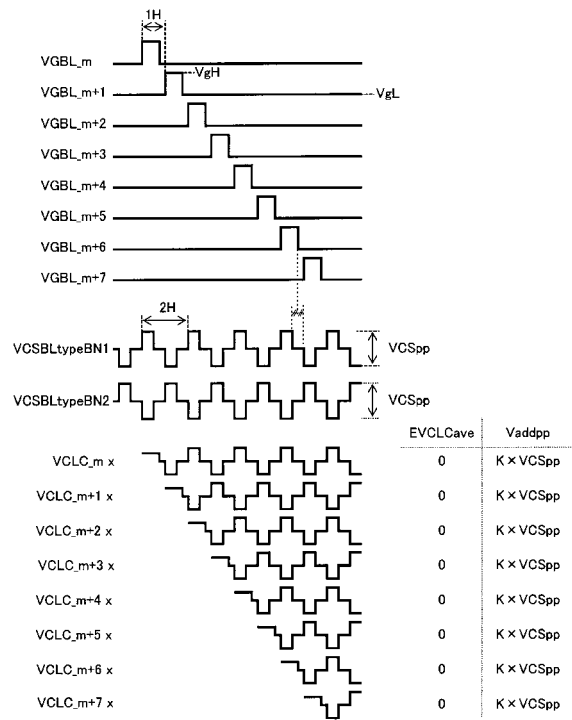
【図 1 2】



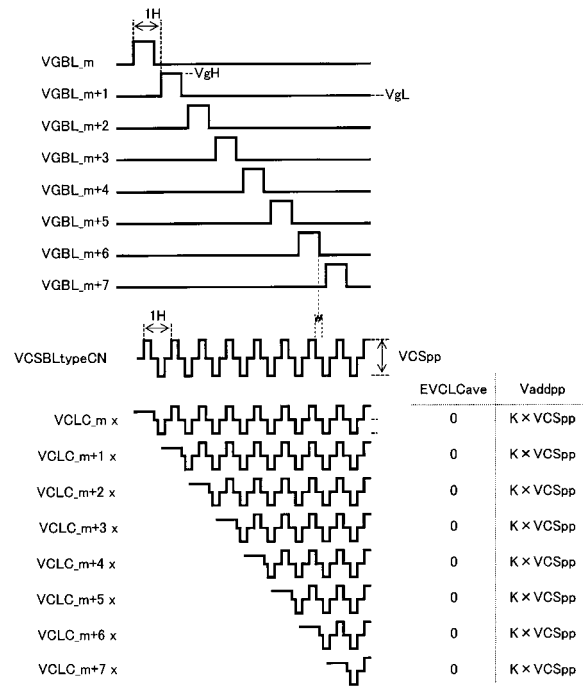
【図 1 3】



【図 1 4】



【図 15】



フロントページの続き

(51)Int.Cl. F I
G 0 9 G 3/20 6 2 4 E
G 0 9 G 3/20 6 4 1 C
G 0 9 G 3/20 6 4 2 A
G 0 9 G 3/36

審査官 藤田 都志行

(56)参考文献 特開平 0 9 - 0 5 4 2 9 9 (J P , A)
特開 2 0 0 3 - 2 2 8 3 4 5 (J P , A)

(58)調査した分野(Int.Cl. , D B 名)
G 0 2 F 1 / 1 3 3
G 0 9 G 3 / 2 0
G 0 9 G 3 / 3 6

专利名称(译)	液晶表示装置		
公开(公告)号	JP5389859B2	公开(公告)日	2014-01-15
申请号	JP2011109487	申请日	2011-05-16
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
当前申请(专利权)人(译)	夏普公司		
[标]发明人	下敷領文一		
发明人	下敷領 文一		
IPC分类号	G02F1/133 G09G3/20 G09G3/36		
FI分类号	G02F1/133.550 G09G3/20.611.A G09G3/20.621.A G09G3/20.622.D G09G3/20.624.D G09G3/20.624.E G09G3/20.641.C G09G3/20.642.A G09G3/36		
F-TERM分类号	2H193/ZA04 2H193/ZA07 2H193/ZB02 2H193/ZB03 2H193/ZB06 2H193/ZB14 2H193/ZB16 2H193/ZC16 2H193/ZC25 2H193/ZD02 2H193/ZD23 2H193/ZD32 2H193/ZG51 2H193/ZQ06 2H193/ZQ11 2H193/ZQ16 5C006/AA16 5C006/AC11 5C006/AC25 5C006/AC28 5C006/AF11 5C006/AF42 5C006/AF44 5C006/AF46 5C006/AF50 5C006/AF51 5C006/AF71 5C006/AF83 5C006/AF84 5C006/BA19 5C006/BB16 5C006/BC12 5C006/BF07 5C006/BF21 5C006/BF24 5C006/BF42 5C006/BF43 5C006/FA12 5C006/FA14 5C006/FA16 5C006/FA22 5C006/FA23 5C006/FA33 5C006/FA37 5C006/FA38 5C006/FA46 5C006/FA47 5C006/FA55 5C080/AA10 5C080/BB05 5C080/DD05 5C080/DD06 5C080/DD08 5C080/DD10 5C080/DD24 5C080/DD26 5C080/DD29 5C080/EE29 5C080/FF03 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ05		
代理人(译)	奥田诚治 三宅明子		
优先权	2003300177 2003-08-25 JP		
其他公开文献	JP2011164655A		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供一种能够进行高清晰度显示的液晶显示装置，其中显示不均匀的产生减少。
ΣSOLUTION：每个像素包括液晶电容器CLC和辅助电容器CCS，并且辅助电容器包括第一电极CSH，电连接到像素电极PH和面对第一电极的第二电极，其间具有绝缘层。液晶显示装置包括：多条CS总线CSBL，相互连接属于每行像素的第二电极；以及振荡电压（ V_{dd} ），使得它们在应用于每个的一个垂直扫描周期内振荡多次。第二电极通过多条CS总线中的一条，并且施加到属于任意行的像素的各个第二电极的振荡电压基本相等。振荡电压包括第一振荡电压和不同于第一振荡电压的第二振荡电压。在任意垂直扫描周期期间，第一振荡电压被施加到属于彼此相邻的两行之一的像素的各个第二电极，而第二振荡电压被施加到属于另一个的像素的各个第二电极。Z

