

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2020-79949

(P2020-79949A)

(43) 公開日 令和2年5月28日 (2020.5.28)

(51) Int.Cl.	F I	テーマコード (参考)
GO2F 1/1368 (2006.01)	GO2F 1/1368	2H092
GO2F 1/1343 (2006.01)	GO2F 1/1343	2H189
GO2F 1/1333 (2006.01)	GO2F 1/1333	2H192
GO6F 3/041 (2006.01)	GO6F 3/041 410	
	GO6F 3/041 522	
審査請求 有 請求項の数 15 O L (全 13 頁)		

(21) 出願番号	特願2020-17707 (P2020-17707)	(71) 出願人	502356528
(22) 出願日	令和2年2月5日 (2020.2.5)		株式会社ジャパンディスプレイ
(62) 分割の表示	特願2018-165677 (P2018-165677) の分割	(74) 代理人	110000350
原出願日	平成26年4月17日 (2014.4.17)		ポレール特許業務法人
		(72) 発明者	沖田 光隆
			東京都港区西新橋三丁目7番1号 株式会
			社ジャパンディスプレイ内
		Fターム (参考)	2H092 GA14 GA62 JA24 JB05 JB14
			JB57 JB58 NA04 NA28 PA08
			PA09 QA06
			2H189 AA14 HA10 HA16 JA14 LA03
			LA10 LA15 LA28 LA31
			2H192 AA24 BB12 BB13 BB73 BB84
			EA22 EA43 EA54 EA67 EA72
			GA03 GB33 JA32

(54) 【発明の名称】 表示装置

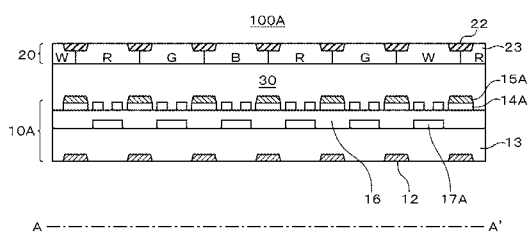
(57) 【要約】

【課題】ソース線上に共通電極の分割領域が位置すると、ソース線からの漏れ電界が共通電極の分割領域を通して液晶層に影響を与える。

【解決手段】表示装置は、第1基板と第2基板と液晶層とを備える。第1基板は、複数の走査信号配線と、複数の走査信号配線と交差する複数の映像信号配線と、絶縁層を介して対向して配置されている共通電極及び画素電極と、複数の補助配線と、を有する。補助配線は、映像信号配線と重畳する位置に配置され、且つ映像信号配線と同じ方向に延在する。画素電極は、複数の映像信号配線の間に配置される。共通電極は、映像信号配線と重畳する位置において補助配線と重畳し、且つ補助配線と電気的に接続し、映像信号配線の延在方向に沿って設けられる間隙を挟んで走査信号配線の延在方向に隣接するように分割される。

【選択図】 図7

図7



【特許請求の範囲】**【請求項 1】**

複数の走査信号配線と、前記複数の走査信号配線と交差する複数の映像信号配線と、絶縁層を介して対向して配置されている共通電極及び画素電極と、複数の補助配線と、を有する第 1 基板と、

前記第 1 基板と対向する第 2 基板と、

前記第 1 基板と前記第 2 基板との間に位置する液晶層と、を備え、

前記補助配線は、前記映像信号配線と重畳する位置に配置され、且つ前記映像信号配線と同じ方向に延在し、

前記画素電極は、前記複数の映像信号配線の間に配置され、

前記共通電極は、前記映像信号配線と重畳する位置において前記補助配線と重畳し、且つ前記補助配線と電氣的に接続し、前記映像信号配線の延在方向に沿って設けられる間隙を挟んで前記走査信号配線の延在方向に隣接するように分割され、

前記間隙は、平面視において、前記走査信号配線と交差している、表示装置。

10

【請求項 2】

前記第 2 基板は、カラーフィルタと、遮光層と、を有し、

断面視で見て、前記遮光層は、前記補助配線と前記映像信号配線が重畳する位置に配置されている、請求項 1 に記載の表示装置。

【請求項 3】

前記共通電極及び前記画素電極は、透明性導電膜であり、

前記補助配線は、金属膜である、請求項 1 又は 2 に記載の表示装置。

20

【請求項 4】

前記共通電極は、タッチパネルの電極配線の機能を兼ねている、請求項 1 乃至 3 の何れか一項に記載の表示装置。

【請求項 5】

前記補助配線は、前記共通電極と直に接している、請求項 1 乃至 4 の何れか一項に記載の表示装置。

【請求項 6】

前記補助配線は、前記共通電極と前記画素電極の少なくともどちらか一方とは異なる層に位置している、請求項 1 乃至 5 の何れか一項に記載の表示装置。

30

【請求項 7】

前記画素電極は、前記映像信号配線と重畳する位置において、前記映像信号配線の延在方向に沿って設けられる非形成領域を有している、請求項 1 乃至 6 の何れか一項に記載の表示装置。

【請求項 8】

さらに、前記第 1 基板は、前記複数の映像信号配線を覆う平坦化膜と、を有しており、

前記画素電極は、前記平坦化膜上に位置し、

前記絶縁層は、前記画素電極及び前記平坦化膜を覆い、

前記共通電極及び前記複数の補助配線は、前記絶縁層上に位置している、請求項 1 乃至 7 の何れか一項に記載の表示装置。

40

【請求項 9】

第 1 基板と、

前記第 1 基板上に設けられる走査信号配線と、

前記走査信号配線と交差する映像信号配線と、

前記映像信号配線を覆う平坦化膜と、

前記平坦化膜上に設けられる第 1 透明性導電膜と、

前記第 1 透明性導電膜を覆う絶縁層と、

前記絶縁層上に設けられる第 2 透明性導電膜と、

前記映像信号配線と重畳する位置に設けられる補助配線と、

前記第 1 基板と対向する第 2 基板と、

50

前記第 1 基板と前記第 2 基板との間に位置する液晶層と、を備え、
前記補助配線は、前記映像信号配線の延在方向と同じ方向に延在し、
前記第 2 透明性導電膜は、前記映像信号配線と重畳する部分において、前記補助配線と重畳し、且つ前記補助配線と電氣的に接続し、

前記第 2 透明性導電膜は、前記映像信号配線の延在方向に沿って設けられ、平面視において前記走査信号配線と交差する非形成部によって、前記走査信号配線の延在方向に隣接するように分割されている、表示装置。

【請求項 10】

前記第 2 基板は、カラーフィルタと、遮光層と、を有し、
断面視で見て、前記遮光層は、前記補助配線と前記映像信号配線が重畳する位置に配置されている、請求項 9 に記載の表示装置。

10

【請求項 11】

前記補助配線は、金属膜である、請求項 9 又は 10 に記載の表示装置。

【請求項 12】

前記第 2 透明性導電膜は、タッチパネルの電極配線の機能を兼ねている、請求項 9 乃至 11 の何れか一項に記載の表示装置。

【請求項 13】

前記補助配線は、前記第 2 透明性導電膜と直に接している、請求項 9 乃至 12 の何れか一項に記載の表示装置。

【請求項 14】

前記補助配線は、前記第 1 透明性導電膜と前記第 2 透明性導電膜の少なくともどちらか一方とは異なる層に位置している、請求項 9 乃至 13 の何れか一項に記載の表示装置。

20

【請求項 15】

前記第 1 透明性導電膜は、画素電極であり、
前記第 2 透明性導電膜は、共通電極である、請求項 9 乃至 14 の何れか一項に記載の表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

本開示は表示装置に関し、例えばインセル型タッチパネルを有する表示装置に適用可能である。

30

【背景技術】

【0002】

近年、モバイル用途の液晶表示装置ではスマートフォン向けを中心に入力機能としての静電容量タッチパネルが導入されている。さらにこの静電容量タッチパネルは、液晶表示装置内にその機能を組み込むインセル化がすすめられている。

国際公開第 2012/073792 号（特許文献 1）に開示されるように、コモン電極（共通電極）はインセルタッチパネル用の駆動電極および検出電極と兼ねるために、コモン電極が複数に分離されている。コモン電極の分離領域は色画素境界上を行方向（走査線延在方向）および／または列方向（信号線延在方向）に延びるように形成されている。さらに、共通電極にスリットを設け、このスリット（細長い孔）が色画素境界上を行方向および／または列方向に延びるように形成されている。

40

【先行技術文献】

【特許文献】

【0003】

【特許文献 1】国際公開第 2012/073792 号

【発明の概要】

【発明が解決しようとする課題】

【0004】

特許文献 1 のような共通電極の分離領域が信号線上に位置すると、信号線からの漏れ電

50

界が共通電極の分離領域を通して液晶層に影響を与える。このため、共通電極の分離領域に隣接する画素では信号線から電界の影響で所望の表示ができないことがあり、特に対向基板とアレイ基板の組立てずれが生じた場合には共通電極の分離領域がスジとして見えてしまう。

その他の課題と新規な特徴は、本開示の記述および添付図面から明らかになるであろう。

【課題を解決するための手段】

【0005】

本開示のうち、代表的なものの概要を簡単に説明すれば、下記のとおりである。

(1) 表示装置は第1の基板と第2の基板とを備える。前記アレイ基板は、第1の方向に延在する第1の信号配線層と、前記第1の方向と異なる第2の方向に延在する第2の信号配線層と、前記第2の信号配線層よりも上層に配置される画素電極層と、前記画素電極層よりも上層に配置される共通電極層と、前記共通電極層の上に接するように配置される配線層と、を備える。前記共通電極層は平面視で前記第2の信号配線層を覆う位置に配置するようにされる。前記配線層は平面視で前記第2の信号配線層を覆う位置に配置するようにされる。前記共通電極層は前記第2の方向に分割するようにされる。

(2) 表示装置は第1の基板と第2の基板とを備える。前記第1の基板は、第1の方向に延在する第1の信号配線層と、前記第1の方向と異なる第2の方向に延在する第2の信号配線層と、前記第2の方向に延在する第1の配線層と、第1の絶縁層と、第2の絶縁層と、前記第1の配線層よりも下層に前記第1の絶縁層を介して配置される共通電極層と、前記第1の配線層よりも上層に前記第2の絶縁層を介して配置される画素電極層と、を備える。前記第1の配線層は平面視で前記第2の信号配線層を覆う位置に配置するようにされる。前記共通電極層は前記第2の信号配線層上で前記第2の方向に分割するようにされる。

【図面の簡単な説明】

【0006】

【図1】実施例および比較例に係る表示装置の構成を示す平面図である。

【図2】実施例および比較例に係る表示装置の構成を示す側面図である。

【図3】比較例に係る表示装置の構造を説明するための平面図である。

【図4】図1のA-A'線における断面図である。

【図5】実施例1に係る表示装置の構造を説明するための平面図である。

【図6】図5の破線Cの箇所の拡大図である。

【図7】図5のA-A'線における断面図である。

【図8】実施例2に係る表示装置の構造を説明するための平面図である。

【図9】図8の破線Cの箇所の拡大図である。

【図10】図8のA-A'線における断面図である。

【図11】アレイ基板周辺部における断面図である。

【発明を実施するための形態】

【0007】

以下に、実施例および比較例について、図面を参照しつつ説明する。なお、開示はあくまで一例にすぎず、当業者において、発明の主旨を保つての適宜変更について容易に想到し得るものについては、当然に本発明の範囲に含有されるものである。また、図面は説明をより明確にするため、実際の態様に比べ、各部の幅、厚さ、形状等について模式的に表される場合があるが、あくまで一例であって、本発明の解釈を限定するものではない。また、本明細書と各図において、既出の図に関して前述したものと同様の要素には、同一の符号を付して、詳細な説明を適宜省略することがある。

【0008】

まず、本開示に先立って検討した技術(以下、比較例という。)、実施例1および実施例2に共通する内容について図1および図2を用いて説明する。

図1は実施例および比較例に係る表示装置の構成を示す平面図である。図2は実施例お

よび比較例に係る表示装置の構成を示す側面図である。比較例、実施例 1 および実施例 2 に係る液晶表示装置 100、100A、100B は、インセルタイプのタッチパネル機能を有し、共通電極層がタッチパネルの駆動電極層の機能を兼ねている。

表示装置 100、100A、100B は、アレイ基板 10、10A、10B と対向基板 20 と液晶層 30 とバックライト 41 と偏光板 42 と制御回路 43 とタッチ IC 45 とケーブル 49a、49b、49c を有する。表示装置 100、100A、100B は縦長である（Y 方向の長さが X 方向の長さよりも大きい）。アレイ基板 10、10A、10B には、LCD 走査回路 46 と共通電極選択回路（COM 選択回路）47 と信号線選択回路 48 が TFT で形成されている。また、アレイ基板 10、10A、10B には、CMOS 等の半導体集積回路（IC）で構成された駆動回路 44 が COG（Chip on Glass）実装されている。駆動回路 44 はケーブル 49a を介して IC で構成された制御回路 43 に接続されている。対向基板 20 の上面（液晶層 30 とは反対側）には X 方向に延在する複数の検出電極配線層 24 が形成され、検出電極配線層 24 はケーブル 49b を介して、ケーブル 49b 上に実装されたタッチ IC（Touch IC）45 に接続されている。ケーブル 49b は制御回路 43 と接続されている。バックライト 41 は、ケーブル 49c を介して制御回路 43 に接続されている。偏光板 42 は、バックライト 41 とアレイ基板 10、10A、10B との間および対向基板 20 の上面に配置されている。

タッチパネルの駆動電極配線層の機能を兼ねる共通電極配線層 14 は Y 方向に延在し、X 方向に分割されて周期的に配置されており、検出電極配線層 24 は X 方向に延在し、Y 方向に複数配置されている。共通電極配線層（タッチパネルの駆動電極配線層）が Y 方向に延在することにより、タッチパネルの駆動電極配線層がソース配線層と交わらないため、タッチパネルの駆動電極配線層 - ソース配線層容量の影響でタッチパネルの駆動電極の負荷が増大するのを抑えることができる。

なお、比較例、実施例 1 および実施例 2 に係る液晶表示装置 100、100A、100B は、アレイ基板 10、10A、10B の構造の除き、基本的に同じ構成である。

【0009】

次に、比較例について図 3 および図 4 を用いて説明する。

図 3 は比較例に係る表示装置の構造を説明するための平面図である。図 4 は図 3 の A - A' 線における断面図である。

比較例に係る表示装置 100 は赤（R）、緑（G）、青（B）、白（W）の縦ストライプ形状の副画素を備え、RGB および RGBW をそれぞれ 1 画素とし、RGB 画素と RGBW 画素が交互に配置される。B および W のそれぞれは R または G の半分の画素数である。表示装置 100 は、アレイ基板 10 と、対向基板 20 と、アレイ基板 10 と対向基板 20 との間に配置される液晶層 30 とを備える。

アレイ基板 10 において、信号配線層 12 の上に平坦化膜 13 を介して共通電極層 14 が配置される。共通電極層 14 の上に絶縁層 16 を介して画素電極層 17 が配される。共通電極層 14 は信号配線層 12 と平行な方向（Y 方向）に延在し、X 方向に分割されて周期的に配置されており、信号配線層 12 の上には共通電極層 14 と接する形で補助配線層 15 が配置されている。言い換えると補助配線層 15 は異色副画素間に配置されている。ただし、分割された共通電極層 14 同士をショートしないようにするために、共通電極層 14 の分割位置（分割領域）18 には補助配線層 15 は配置されていない。共通電極層 14 および画素電極層 17 は ITO（Indium Tin Oxide）等の透光導体膜で形成され、補助配線層 15 および信号配線層 12 は遮光導体膜（低抵抗導体膜、金属膜）で形成されている。補助配線層 15 は共通電極層 14 の抵抗を低減するために設けられている。

対向基板 20 は、ブラックマトリクス（遮光層）22 と、R、G、B、W のカラーフィルタ（着色層）23 と、を備える。カラーフィルタ 23 は、行方向（X 方向）に R、G、B、R、G、W の順に繰り返し配置されている。また、カラーフィルタ 23 の R と G は、列方向（Y 方向）に同色が配置され、B と W は交互に配置されている。カラーフィルタ 23 は平面視で、X 方向の長さが Y 方向の長さより短いストライプ形状（矩形状）をしている。

10

20

30

40

50

上述したように、表示装置 100 では信号配線層 12 上に分割領域 18 が位置するので、分割領域 18 を通した信号配線層 12 からの漏れ電界が液晶層 30 に影響を与える。このため、分割領域 18 に隣接する副画素では信号配線層 12 から電界の影響で所望の表示ができないことがあり、特に対向基板 20 とアレイ基板 10 の組立でずれが生じた場合には分割領域 18 がスジとして見えてしまう。

そこで、実施の形態に係る表示装置は、信号配線層 12 の上にシールド層を設けて、信号配線層 12 からの漏れ電界が液晶層 30 に影響を与えないようにする。シールド層としては電位が固定される配線層を用いるのが好ましい。

【0010】

以下に説明する実施例では、FFS (Fringe Field Switching) 方式の液晶表示パネルを例に説明するが、それに限定されるものではない。IPS (In-Plane-Switching) 方式等の横電界の液晶表示パネルにも適用することができる。

【実施例 1】

【0011】

信号配線層の上にシールド層を設ける第 1 の実施例 (実施例 1) について図 5 から図 7 を用いて説明する。

図 5 は実施例 1 に係る表示装置の構造を説明するための平面図である。図 6 は図 5 の破線 C の箇所の拡大図である。図 7 は図 5 の A - A' 線における断面図である。

実施例 1 に係る表示装置 100A は、比較例に係る表示装置 100 と画素構成および配列は同じである。すなわち、対向基板 20 の構造は同じである。表示装置 100A は、アレイ基板 10A と、対向基板 20 と、アレイ基板 10A と対向基板 20 との間に配置される液晶層 30 とを備える。なお、R、G、B の縦ストライプ形状の副画素を備え、RGB を 1 画素とするものであってもよい。すなわち、カラーフィルタ 23 は、行方向 (X 方向) に R、G、B の順に繰り返し配置され、カラーフィルタ 23 の列方向 (Y 方向) に同色が配置されているものであってもよい。

アレイ基板 10A において、信号配線層 (映像信号配線層、第 2 の信号配線層) 12 の上に平坦化膜 13 を介して画素電極層 17A が配置される。画素電極層 17A の上に絶縁層 16 を介して共通電極層 14A が配される。共通電極層 14A は信号配線層 12 と平行な方向 (Y 方向) に延在し、X 方向に分割されて周期的に配置されている。走査配線層 (走査信号配線層、第 1 の信号配線層) 11 は X 方向に延在している。共通電極層 14A の分割領域 18A は信号配線層 12 が配置されない位置であって走査配線層 11 を横切る位置に配置される。副画素の開口部分の共通電極層 14A にはスリットが形成されている。信号配線層 12 は共通電極層 14A で覆われている。また、信号配線層 12 の上には共通電極層 14A と接する形で補助配線層 (第 1 の配線層) 15A が配置されている。言い換えると補助配線層 15A は異色副画素間に配置されている。補助配線層 15A は遮光層 22 に覆われるように配置される。走査配線層 11 の上には共通電極層 14A がある。分割領域 18A は補助配線層 15A が配置されない位置であって走査配線層 11 を横切る位置に配置される。分割領域 18A は遮光層 22 に覆われるように配置される。共通電極層 14A および画素電極層 17A は ITO (Indium Tin Oxide) 等の透光導体膜で形成され、補助配線層 15A および信号配線層 12 は金属膜 (遮光性導電膜) で形成されている。

【0012】

上述したように、表示装置 100A では信号配線層 12 上に共通電極層 14A を配置するので、信号配線層 12 からの漏れ電界を共通電極層 14A でシールドすることができる。これにより、比較例に係る表示装置のような分割領域 18 がスジとして見えることを防止することができる。

なお、信号配線層 12 からの漏れ電界をシールドするためには、補助配線層 15A は必ずしも必要ない。ただし、補助配線層 15A が遮光膜で形成される場合は、高精細パネルにおいて、対向基板 20 とアレイ基板 10 の組立でずれが生じたときに生じる視野角混色を低減することができる。また、補助配線層 15A が低抵抗の導電膜で形成される場合は、共通電極層 14A の抵抗を低減することができる。

10

20

30

40

50

【 0 0 1 3 】

以上の実施例 1 の概要を簡単に説明すれば、下記のとおりである。

(1) 表示装置は、アレイ基板と、対向基板と、前記アレイ基板と前記対向基板の間に配置される液晶層と、を備える。前記アレイ基板は、第 1 の方向に延在する走査信号配線層と、前記第 1 の方向と異なる第 2 の方向に延在する映像信号配線層と、前記映像信号配線層よりも上層に配置される画素電極層と、前記画素電極層よりも上層に配置される共通電極層と、を備える。前記共通電極層は平面視で前記映像信号配線層を覆う位置に配置するようにされ、前記共通電極層は前記第 2 の方向に分割するようにされる。

(2) 上記 (1) の表示装置において、前記共通電極層が分割される個所はいずれかの隣接する映像信号配線層間の前記走査信号配線層を横切る位置にするようにされる。

(3) 上記 (1) の表示装置において、前記共通電極層の上に接するように配置される補助配線層を有し、前記補助配線層は平面視で前記映像信号配線層を覆う位置に配置するようにされる。

(4) 上記 (3) の表示装置において、前記共通電極層が分割される個所は前記補助配線層が配置されていない位置にするようにされる。

(5) 上記 (3) の表示装置において、前記補助配線層は遮光性導電膜である。

(6) 上記 (1) の表示装置において、前記共通電極層は平面視で前記走査信号配線層を覆う位置に配置するようにされる。

(7) 上記 (1) の表示装置において、前記対向基板は遮光層と着色層を備える。前記遮光層は平面視で前記補助配線層を覆う位置に配置するようにされる。

(8) 上記 (7) の表示装置において、前記遮光層は平面視で前記共通電極層が分割される個所を覆う位置に配置するようにされる。

(9) 上記 (1) の表示装置において、前記画素電極および共通電極層は透明性導電膜である。

(1 0) 上記 (1) の表示装置において、前記対向基板は、前記第 1 の方向に延在する検出電極配線層を備える。前記共通電極層はインセルタッチパネルの駆動電極配線層の機能を兼ねる。

【 0 0 1 4 】

(1 1) 表示装置は第 1 の基板と第 2 の基板とを備える。前記アレイ基板は、第 1 の方向に延在する第 1 の信号配線層と、前記第 1 の方向と異なる第 2 の方向に延在する第 2 の信号配線層と、前記第 2 の信号配線層よりも上層に配置される画素電極層と、前記画素電極層よりも上層に配置される共通電極層と、前記共通電極層の上に接するように配置される第 1 の配線層と、を備える。前記共通電極層は平面視で前記第 2 の信号配線層を覆う位置に配置するようにされる。前記第 1 の配線層は平面視で前記第 2 の信号配線層を覆う位置に配置するようにされる。前記共通電極層は前記第 2 の方向に分割するようにされる。

(1 2) 上記 (1 1) の表示装置において、前記共通電極層が分割される個所は前記第 1 の配線層が配置されていない位置にするようにされる。

(1 3) 上記 (1 1) の表示装置において、前記共通電極層は平面視で前記第 1 の信号配線層を覆う位置に配置するようにされる。

(1 4) 上記 (1 1) の表示装置において、前記第 2 の基板は遮光層を備える。前記遮光層は平面視で前記配線層を覆う位置に配置するようにされる。

(1 5) 上記 (1 1) の表示装置において、前記第 1 の配線層は平面視で異色副画素間に配置するようにされる。

(1 6) 上記 (1 1) の表示装置において、前記画素電極および共通電極層は透明性導電膜である。前記第 1 の配線層は遮光性導電膜である。

(1 7) 上記 (1 1) の表示装置において、前記第 2 の基板は、前記第 1 の方向に延在する検出電極配線層を備える。前記共通電極層はインセルタッチパネルの駆動電極配線層の機能を兼ねる。

(1 8) 上記 (1 1) の表示装置において、前記第 1 の信号配線層は走査信号配線層である。前記第 2 の信号配線層は映像信号配線層である。

10

20

30

40

50

(19) 上記(11)の表示装置において、さらに、前記第1の基板と前記第2の基板の間に配置される液晶層を備える。

【実施例2】

【0015】

信号配線層の上にシールド層を設ける第2の実施例(実施例2)について図8から図11を用いて説明する。

図8は実施例2に係る表示装置の構造を説明するための平面図である。図9は図8の破線Cの箇所の拡大図である。図10は図8のA-A'線における断面図である。図11はアレイ基板周辺部における断面図である。

実施例2に係る表示装置100Bは、比較例に係る表示装置と画素構成および配列は同じである。すなわち、対向基板20の構造は同じである。表示装置100Bは、アレイ基板(第1の基板)10Bと、対向基板(第2の基板)20と、アレイ基板10Bと対向基板20との間に配置される液晶層30とを備える。なお、R、G、Bの縦ストライプ形状の副画素を備え、RGBを1画素とするものであってもよい。すなわち、カラーフィルタ23は、行方向(X方向)にR、G、Bの順に繰り返し配置され、カラーフィルタ23の列方向(Y方向)に同色が配置されているものであってもよい。

アレイ基板10Bにおいて、信号配線層(映像信号配線層、第2の信号配線層)12の上に平坦化膜13を介して共通電極層14が配置される。共通電極層14の上に絶縁層(第1の絶縁層)16aを介して補助配線層(第1の配線層)15が配置される。補助配線層15の上に絶縁層(第2の絶縁層)16bを介して画素電極層17が配置される。共通電極層14は信号配線層12と平行な方向(Y方向)に延在し、X方向に分割されて周期的に配置されている。走査配線層(走査信号配線層、第1の信号配線層)11はX方向に延在している。補助配線層15は信号配線層12と平行な方向(Y方向)に延在し、各異色副画素間に配置されている。補助配線層15は高精細パネルにおいて、対向基板20とアレイ基板10Bの組立ずれが起きたときに生じる視野角混色を防止する遮光層の役割と共通電極層14の抵抗低減する役割を兼ねている。補助配線層15は共通電極層14の分割位置(分割領域)18の上にも配置されている。共通電極層14および画素電極層17はITO等の透光導体層で形成され、補助配線層15および信号配線層12は遮光導体層(低抵抗導体層、金属層)で形成されている。

図11に示すように、アレイ基板10Bの表示領域外の周辺領域において、共通電極層14と補助配線層15とは配線層(第2の配線層)17aを介して接続される。配線層17aは画素電極層17と同層の配線である。絶縁層16aと絶縁層16bとを同時にパターンニングしてコンタクトホールCH1を形成する。また、絶縁層16bパターンニングしてコンタクトホールCH2を形成する。コンタクトホールCH1とコンタクトホールCH2の中および絶縁層16bの上面にITO膜を成膜し、パターンニングすることにより、画素電極層17と配線層17aを形成する。

【0016】

上述したように、表示装置100Bでは信号配線12の分割領域18の上に補助配線層15を配置するので、信号配線層12からの画素電極17へ漏れ電界シールドすることができる。これにより、比較例に係る表示装置のような分割領域18がスジとして見えることを防止することができる。

また、比較例に係る表示装置とは異なりすべての信号配線上に補助配線層15を配置することができるので、対向基板20とアレイ基板10Bの組立ずれが起きたときに生じる視野角混色を低減することができる。

【0017】

共通電極層14と画素電極層17との間の絶縁膜を複数層とするが、複数層の絶縁膜は同時にパターンニングすることで、成膜回数は増えるがフォトリソ工程の回数は比較例と同じであるため製造プロセスへの負荷を小さくすることができる。

共通電極層14と補助配線層15は例えば表示領域外のパネル周辺部で接続することで画素内に開口率を低下要因となるコンタクトホールを設けることなく信号配線層からの画

10

20

30

40

50

素電極層への漏れ電界のシールド効果を高めることができる。補助配線層 15 が共通電極層 14 と接続することができるので、共通電極層 14 の抵抗を低減することができる。

【0018】

以上の実施例 2 の概要を簡単に説明すれば、下記のとおりである。

(1) 表示装置は、アレイ基板と、対向基板と、前記アレイ基板と前記対向基板の間に配置される液晶層と、を備える。前記アレイ基板は、第 1 の方向に延在する走査信号配線層と、前記第 1 の方向と異なる第 2 の方向に延在する映像信号配線層と、前記第 2 の方向に延在する補助配線層と、第 1 の絶縁層と、第 2 の絶縁層と、前記補助配線層よりも下層に前記第 1 の絶縁層を介して配置される共通電極層と、前記補助配線層よりも上層に前記第 2 の絶縁層を介して配置される画素電極層と、を備える。前記補助配線層は平面視で前記映像信号配線層を覆う位置に配置するようにされる。前記共通電極層は前記映像信号配線層上で前記第 2 の方向に分割するようにされる。

10

(2) 上記(1)の表示装置において、前記画素電極層とは孤立しかつ前記画素電極層とは同層の配線層を有する。前記共通電極層は、前記配線層を介して前記補助配線層と接続するようにされる。

(3) 上記(2)の表示装置において、前記共通電極層上の前記第 1 の絶縁層と前記第 2 の絶縁層を貫通する第 1 のコンタクトホールと、前記補助配線層上の前記第 2 の絶縁層の第 2 のコンタクトホールと、を有する。前記配線層は前記第 1 のコンタクトホール内の前記共通電極層と前記第 2 のコンタクトホール内の前記補助配線層とを接続するようにされる。

20

(4) 上記(1)の表示装置において、前記対向基板は着色層と遮光層を備える。前記遮光層は平面視で前記補助配線層を覆う位置に配置するようにされる。

(5) 上記(1)の表示装置において、前記補助配線層は平面視で異色副画素間に配置するようにされる。

(6) 上記(1)の表示装置において、前記共通電極層および前記画素電極層は透明性導電膜である。前記補助配線層は遮光性導電膜である。

(7) 上記(1)の表示装置において、前記対向基板は、前記第 1 の方向に延在する検出電極配線層を備える。前記共通電極層はインセルタッチパネルの駆動電極配線層の機能を兼ねる。

30

【0019】

(8) 表示装置は第 1 の基板と第 2 の基板とを備える。前記第 1 の基板は、第 1 の方向に延在する第 1 の信号配線層と、前記第 1 の方向と異なる第 2 の方向に延在する第 2 の信号配線層と、前記第 2 の方向に延在する第 1 の配線層と、第 1 の絶縁層と、第 2 の絶縁層と、前記第 1 の配線層よりも下層に前記第 1 の絶縁層を介して配置される共通電極層と、前記第 1 の配線層よりも上層に前記第 2 の絶縁層を介して配置される画素電極層と、を備える。前記第 1 の配線層は平面視で前記第 2 の信号配線層を覆う位置に配置するようにされる。前記共通電極層は前記第 2 の信号配線層上で前記第 2 の方向に分割するようにされる。

40

(9) 上記(8)の表示装置において、前記画素電極層とは孤立しかつ前記画素電極層とは同層の第 2 の配線層を有する。前記共通電極層は前記第 2 の配線層を介して前記第 1 の配線層と接続するようにされる。

(10) 上記(9)の表示装置において、前記共通電極層上の前記第 1 の絶縁層と前記第 2 の絶縁層を貫通する第 1 のコンタクトホールと、前記第 1 の配線層上の前記第 2 の絶縁層の第 2 のコンタクトホールと、を有する。前記第 2 の配線層は前記第 1 のコンタクトホール内の前記共通電極層と前記第 2 のコンタクトホール内の前記補助配線層とを接続するようにされる。

(11) 上記(8)の表示装置において、前記第 2 の基板は遮光層および着色層を備える。前記遮光層は平面視で前記第 1 の配線層を覆う位置に配置するようにされる。

(12) 上記(8)の表示装置において、前記第 1 の配線層は平面視で異色副画素間に配置するようにされる。

50

(1 3) 上記 (8) の表示装置において、前記共通電極層および画素電極層は透明性導電膜である。前記第 1 の配線層は遮光性導電膜である。

(1 4) 上記 (8) の表示装置において、前記第 2 の基板は前記第 1 の方向に延在する検出電極配線層を備える。前記共通電極層はインセルタッチパネルの駆動電極配線層の機能を兼ねる。

(1 5) 上記 (8) の表示装置において、前記第 1 の信号配線層は走査信号の配線層である。前記第 2 の信号配線層は映像信号の配線層である。

(1 6) 上記 (8) の表示装置において、さらに、前記第 1 の基板と前記第 2 の基板の間に配置される液晶層を備える。

【符号の説明】

【 0 0 2 0 】

1 0 、 1 0 A 、 1 0 B ・ ・ ・ アレイ基板

2 0 ・ ・ ・ 対向基板

1 1 ・ ・ ・ 走査配線層 (走査信号配線層、第 1 の信号配線層)

1 2 ・ ・ ・ 信号配線層 (映像信号配線層、第 2 の信号配線層)

1 3 ・ ・ ・ 平坦化層

1 4 、 1 4 A ・ ・ ・ 共通電極層

1 5 、 1 5 A ・ ・ ・ 補助配線層 (第 1 の配線層)

1 6 ・ ・ ・ 絶縁層

1 6 a ・ ・ ・ 絶縁層 (第 1 の絶縁層)

1 6 b ・ ・ ・ 絶縁層 (第 2 の絶縁層)

1 7 、 1 7 A ・ ・ ・ 画素電極層

1 7 a ・ ・ ・ 配線層 (第 2 の配線層)

1 8 ・ ・ ・ 分割領域 (分割位置)

2 1 ・ ・ ・ ブラックマトリクス (遮光層)

2 2 ・ ・ ・ カラーフィルタ (着色層)

2 4 ・ ・ ・ 検出電極配線層

3 0 ・ ・ ・ 液晶層

4 1 ・ ・ ・ バックライト

4 2 ・ ・ ・ 偏光板

4 3 ・ ・ ・ 制御回路

4 4 ・ ・ ・ 駆動回路

4 5 ・ ・ ・ タッチ I C

4 6 ・ ・ ・ L C D 走査回路

4 7 ・ ・ ・ 共通電極選択回路

4 8 ・ ・ ・ 信号線選択回路

4 9 a 、 4 9 b 、 4 9 c ・ ・ ・ ケーブル

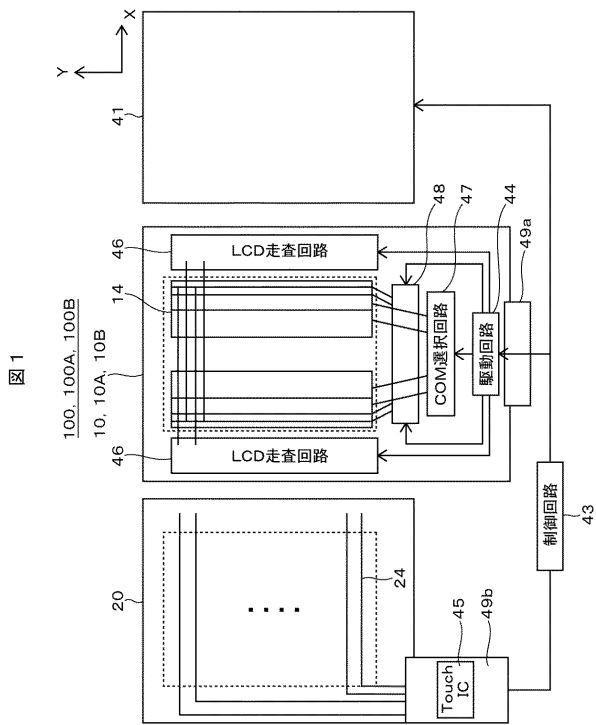
1 0 0 、 1 0 0 A 、 1 0 0 B ・ ・ ・ 表示装置

10

20

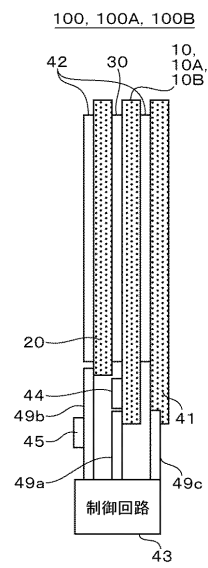
30

【図 1】



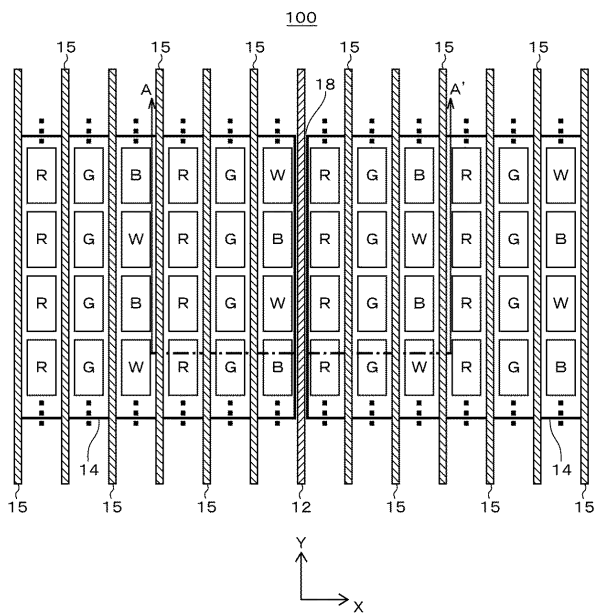
【図 2】

図 2



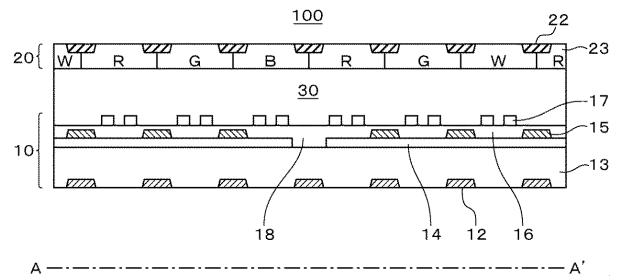
【図 3】

図 3

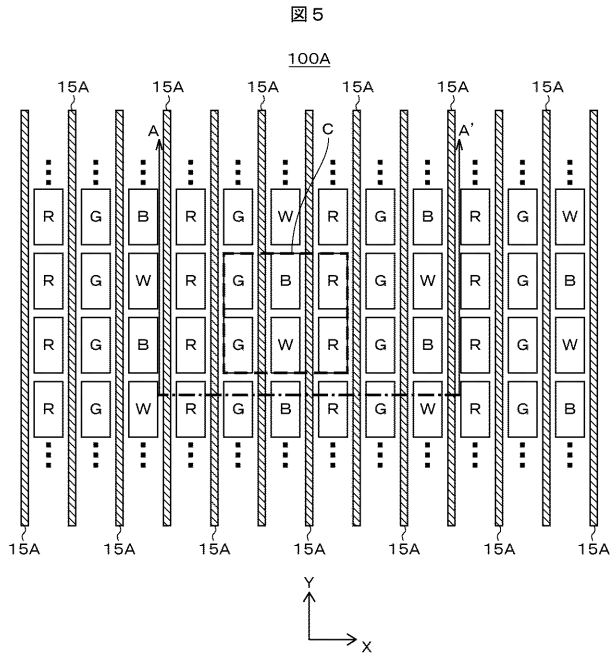


【図 4】

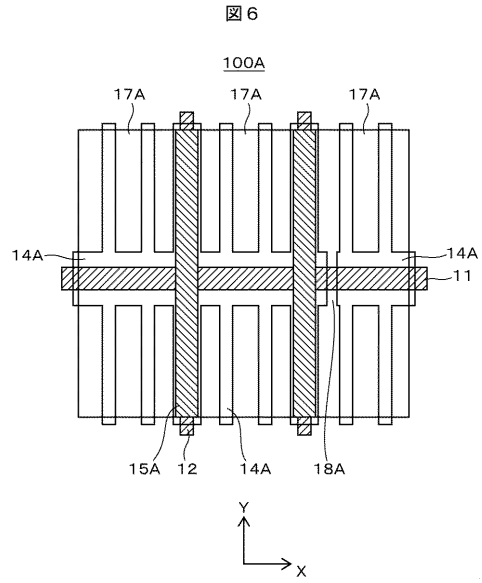
図 4



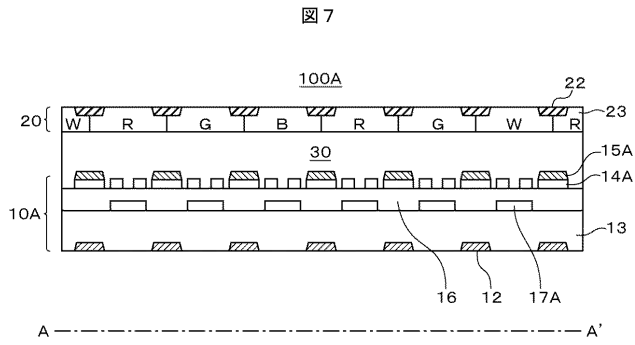
【図 5】



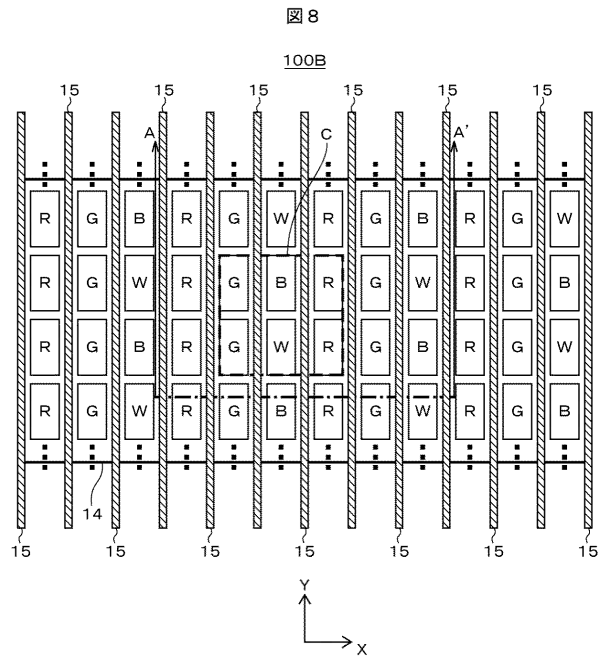
【図 6】



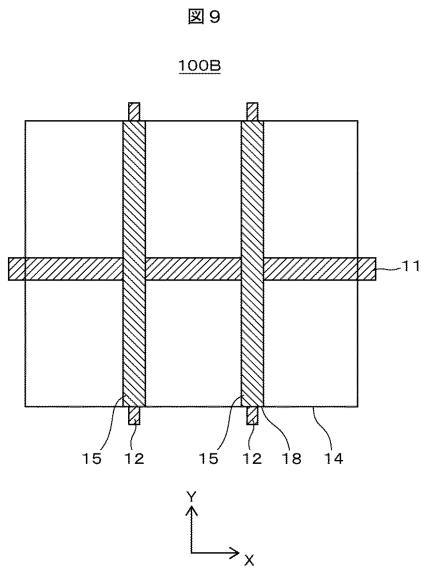
【図 7】



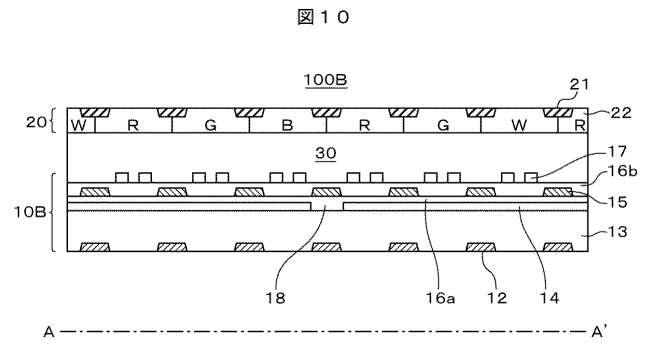
【図 8】



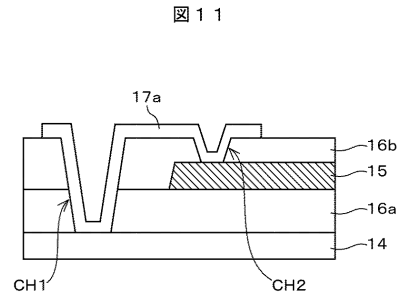
【図 9】



【図 10】



【図 11】



专利名称(译)	显示装置		
公开(公告)号	JP2020079949A	公开(公告)日	2020-05-28
申请号	JP2020017707	申请日	2020-02-05
[标]申请(专利权)人(译)	株式会社日本显示器		
申请(专利权)人(译)	有限公司日本显示器		
[标]发明人	冲田光隆		
发明人	冲田 光隆		
IPC分类号	G02F1/1368 G02F1/1343 G02F1/1333 G06F3/041		
FI分类号	G02F1/1368 G02F1/1343 G02F1/1333 G06F3/041.410 G06F3/041.522		
F-TERM分类号	2H092/GA14 2H092/GA62 2H092/JA24 2H092/JB05 2H092/JB14 2H092/JB57 2H092/JB58 2H092/NA04 2H092/NA28 2H092/PA08 2H092/PA09 2H092/QA06 2H189/AA14 2H189/HA10 2H189/HA16 2H189/JA14 2H189/LA03 2H189/LA10 2H189/LA15 2H189/LA28 2H189/LA31 2H192/AA24 2H192/BB12 2H192/BB13 2H192/BB73 2H192/BB84 2H192/EA22 2H192/EA43 2H192/EA54 2H192/EA67 2H192/EA72 2H192/GA03 2H192/GB33 2H192/JA32		
外部链接	Espacenet		

摘要(译)

当公共电极的划分区域位于源极线上时，来自源极线的泄漏电场通过公共电极的划分区域影响液晶层。显示装置包括第一基板，第二基板和液晶层。第一基板包括多个扫描信号布线，与多个扫描信号布线相交的多个视频信号布线，布置为彼此面对且隔着绝缘层的公共电极和像素电极，以及多个辅助布线。并拥有。辅助配线布置在与视频信号配线重叠的位置，并且在与视频信号配线相同的方向上延伸。像素电极布置在多个视频信号布线之间。公共电极在与视频信号布线叠置的位置处与辅助布线叠置，电连接到辅助布线，并沿视频信号布线的延伸方向以一定间隔延伸扫描信号布线。划分为在方向上相邻。[选择图]图7

图7

