

(19) 日本国特許庁 (JP)

(12) 公 開 特 許 公 報 (A)

(11) 特許出願公開番号

特開2011-118432

(P2011-118432A)

(43) 公開日 平成23年6月16日 (2011.6.16)

(51) Int. Cl.	F I	テーマコード (参考)
GO2F 1/1368 (2006.01)	GO2F 1/1368	2H092
GO2F 1/1343 (2006.01)	GO2F 1/1343	

審査請求 有 請求項の数 28 O L (全 34 頁)

(21) 出願番号	特願2011-55205 (P2011-55205)	(71) 出願人	000004237
(22) 出願日	平成23年3月14日 (2011.3.14)		日本電気株式会社
(62) 分割の表示	特願2000-233714 (P2000-233714) の分割	(74) 代理人	100099830 弁理士 西村 征生
原出願日	平成12年6月26日 (2000.6.26)	(72) 発明者	石井 俊也 東京都港区芝五丁目7番1号 日本電気株 式会社内
(31) 優先権主張番号	特願平11-180615	(72) 発明者	鈴木 照晃 東京都港区芝五丁目7番1号 日本電気株 式会社内
(32) 優先日	平成11年6月25日 (1999.6.25)	(72) 発明者	鈴木 成嘉 東京都港区芝五丁目7番1号 日本電気株 式会社内
(33) 優先権主張国	日本国 (JP)		
(31) 優先権主張番号	特願平11-359411		
(32) 優先日	平成11年12月17日 (1999.12.17)		
(33) 優先権主張国	日本国 (JP)		

最終頁に続く

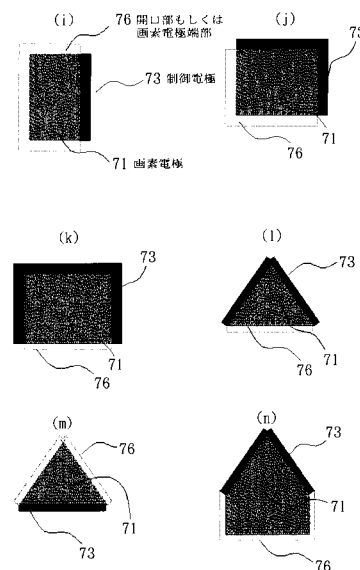
(54) 【発明の名称】 マルチドメイン液晶表示装置

(57) 【要約】

【課題】 共通電極の微細加工工程等の煩雑な工程の増加を招くことなく、高コントラストで、視角特性の優れたマルチドメイン液晶表示装置を提供する。

【解決手段】 このマルチドメイン液晶表示装置は、制御電極73はスイッチング素子のソース端子に接続されて、開口部が形成された画素電極71は制御電極73との間に結合容量を有し、画素電極71には結合容量を介して信号電圧の分圧が印加される。画素電極が四角形からなる複数の単位電極から形成され、単位電極は、四角形の1辺に沿って制御電極73が配置してあり、残りの3辺が開口部もしくは画素電極端部76となっている。

【選択図】 図21



【特許請求の範囲】

【請求項 1】

一対の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を 1 画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置であって、

前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、

前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、

前記画素電極が四角形から成る複数の単位画素電極から形成され、該単位画素電極は、前記四角形の 1 辺に沿って制御電極が配置しており、残りの 3 辺が開口部もしくは画素電極端部となっていることを特徴とするマルチドメイン液晶表示装置。

【請求項 2】

一対の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を 1 画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置であって、

前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、

前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、

前記画素電極が四角形から成る複数の単位画素電極から形成され、該単位画素電極は、前記四角形の 2 辺に沿って制御電極が配置しており、残りの 2 辺が開口部もしくは画素電極端部となっていることを特徴とするマルチドメイン液晶表示装置。

【請求項 3】

一対の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を 1 画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置であって、

前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、

前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、

前記画素電極が三角形から成る複数の単位画素電極から形成されており、該単位画素電極は、前記三角形の 2 辺に沿って制御電極が配置しており、残りの 1 辺が開口部もしくは画素電極端部となっていることを特徴とするマルチドメイン液晶表示装置。

【請求項 4】

一対の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス

10

20

30

40

50

ス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を 1 画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置であって、

前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、

前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、

前記画素電極が三角形から成る複数の単位画素電極から形成されており、該単位画素電極は、前記三角形の 1 辺に沿って制御電極が配置してあり、残りの 2 辺が開口部もしくは画素電極端部となっていることを特徴とするマルチドメイン液晶表示装置。

10

【請求項 5】

一対の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を 1 画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置であって、

前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、

20

前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、

前記画素電極が五角形から成る複数の単位画素電極から形成されており、該単位画素電極は、前記五角形の 2 辺に沿って制御電極が配置してあり、残りの 3 辺が開口部もしくは画素電極端部となっていることを特徴とするマルチドメイン液晶表示装置。

【請求項 6】

一対の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を 1 画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置であって、

30

前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、

前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、

前記画素電極が複数の単位画素電極からなると共に、請求項 1 乃至 5 に記載の各種の前記単位画素電極のうち、2 種類以上が組み合わせられてなることを特徴とするマルチドメイン液晶表示装置。

40

【請求項 7】

前記画素電極と前記制御電極とは絶縁膜を介して前記画素電極が下層となるように構成されていることを特徴とする請求項 1 乃至 6 の何れか 1 に記載のマルチドメイン液晶表示装置。

【請求項 8】

前記制御電極は前記開口部より前記液晶の配向状態を制御する電界を作用させることを特徴とする請求項 1 乃至 6 の何れか 1 に記載のマルチドメイン液晶表示装置。

【請求項 9】

前記画素電極に対し容量を付加するための共通容量ラインを備えたことを特徴とする請

50

求項 1 乃至 6 のいずれか 1 に記載のマルチドメイン液晶表示装置。

【請求項 10】

前記開口部に相当する位置に前記画素電極に対し容量を付加するための共通容量ラインが配置されていることを特徴とする請求項 1 乃至 6 の何れか 1 に記載のマルチドメイン液晶表示装置。

【請求項 11】

前記画素電極と前記共通容量ラインとの間に、所定容量の付加容量を備えていることを特徴とする請求項 9 又は 10 記載のマルチドメイン液晶表示装置。

【請求項 12】

前記制御電極の少なくとも一部が透明電極から成ることを特徴とする請求項 1 乃至 6 のいずれか 1 に記載のマルチドメイン液晶表示装置。

10

【請求項 13】

前記液晶の両側にそれぞれ四分の一波長板を有しており、該四分の一波長板の光軸が互いに直交するように配置されていることを特徴とする請求項 1 乃至 6 の何れか 1 に記載のマルチドメイン液晶表示装置。

【請求項 14】

前記スイッチング素子はボトムゲート構造の T F T であることを特徴とする請求項 1 乃至 13 のいずれか 1 に記載のマルチドメイン液晶表示装置。

【請求項 15】

前記スイッチング素子はトップゲート構造の T F T であることを特徴とする請求項 1 乃至 13 のいずれか 1 に記載のマルチドメイン液晶表示装置。

20

【請求項 16】

前記スイッチング素子はボトムゲート構造の T F T であると共に、前記絶縁膜は前記 T F T を保護する絶縁膜と一体的に形成されていることを特徴とする請求項 7 記載のマルチドメイン液晶表示装置。

【請求項 17】

前記スイッチング素子はトップゲート構造の T F T であると共に、前記絶縁膜は前記 T F T を保護する絶縁膜と一体的に形成されていることを特徴とする請求項 7 記載のマルチドメイン液晶表示装置。

【請求項 18】

前記制御電極が前記 T F T のソース端子と一体的に形成されていることを特徴とする請求項 14、15、16 又は 17 記載のマルチドメイン液晶表示装置。

30

【請求項 19】

前記開口部が窓状に形成されていることを特徴とする請求項 1 乃至 6 の何れか 1 に記載のマルチドメイン液晶表示装置。

【請求項 20】

前記開口部が前記画素電極の片側あるいは両側から切り込みを入れるように形成されていることを特徴とする請求項 1 乃至 6 の何れか 1 に記載のマルチドメイン液晶表示装置。

【請求項 21】

前記画素電極と前記共通容量ラインとの間に、実質的に有限の抵抗値を有する抵抗素子を備えていることを特徴とする請求項 9 又は 10 記載のマルチドメイン液晶表示装置。

40

【請求項 22】

前記液晶の動作モードが正の誘電率異方性を持つ液晶をねじれ配向させた T N モードであることを特徴とする請求項 1 乃至 6 の何れか 1 に記載のマルチドメイン液晶表示装置。

【請求項 23】

前記液晶が自発カイラル性であることを特徴とする請求項 22 記載のマルチドメイン液晶表示装置。

【請求項 24】

前記液晶が非自発カイラル性であることを特徴とする請求項 22 記載のマルチドメイン液晶表示装置。

50

【請求項 25】

前記液晶の動作モードが正の誘電率異方性を持つ液晶を一様に配向させたホモジニアスモードであることを特徴とする請求項 1 乃至 6 の何れか 1 に記載のマルチドメイン液晶表示装置。

【請求項 26】

前記液晶の動作モードが負の誘電率異方性を持つ液晶をホメオトロピック（垂直）配向させた VA モードであることを特徴とする請求項 1 乃至 6 の何れか 1 に記載のマルチドメイン液晶表示装置。

【請求項 27】

前記四角形は略正方形から成ることを特徴とする請求項 1 又は 2 記載のマルチドメイン液晶表示装置。

【請求項 28】

前記基板の他方側に共通電極を備え、該共通電極の電圧を基準として、前記制御電極に印加される制御電極電圧の前記画素電極に印加される画素電極電圧に対する比が、 $1.1 \sim 1.4$ に設定されることを特徴とする請求項 27 記載のマルチドメイン液晶表示装置。

【発明の詳細な説明】**【技術分野】****【0001】**

この発明は、マルチドメイン液晶表示装置に係り、詳しくは、視角特性の優れたマルチドメイン液晶表示装置に関する。

【背景技術】**【0002】**

従来広く使用されているねじれネマティック（Twisted Nematic；以下「TN」と称する）型の液晶表示装置においては、液晶分子が基板表面に平行になってねじれている電圧非印加時の「白」表示状態から、印加電圧に応じて液晶分子が電界方向に配向ベクトルの向きを変化させていくことにより、「白」表示状態から次第に「黒」表示状態となる。しかし、この電圧印加による液晶分子の挙動により、TN 型液晶表示装置の視野角が狭いという問題がある。この視野角が狭いという問題は、中間調表示における液晶分子の立ち上がり方向において特に著しくなる。

【0003】

液晶表示装置の視野特性を改善する方法として、特許文献 1 に開示されているような技術が提案されている。図 47 は、同公報に開示された技術による液晶表示装置の構成の一例を説明する模式的断面図である。この技術では、負の誘電率異方性を有する液晶 21 をホメオトロピック（垂直）配向させた液晶セルを作成し、偏光軸が直交するように設置した 2 枚の偏向板（図示せず）の間に挟み、開口部 74 を有する共通電極 81 を使用することにより、各画素内に斜めに電界を集中させ、これにより各画素を 2 個以上のドメイン、いわゆるマルチドメインとし、視角特性を改善している。また、この技術において、必要に応じて光学補償板を使用し、黒の視角特性を改善することもできる。さらに、ホメオトロピック配向させた液晶セルのみならず、TN 配向させたセルにおいても、開口部を有する共通電極を使用することにより、斜め電界を発生させて各画素を 2 個以上のドメインに分割し、視角特性を改善している。

【0004】

また、特許文献 2 に開示された技術においては、共通電極に開口部（配向制御窓）を設けると共に、画素電極を取り囲むように配向制御電極を設け、画素電極周辺部での斜め電界を強調して液晶ドメインを安定化している。

【0005】

この他、特許文献 3 に記載された技術では、画素電極上にゲートラインと一体の配向制御電極を設け、この配向制御電極からの斜め電界によって各画素を 2 個以上の液晶ドメインとし、視角特性を改善している。

【0006】

10

20

30

40

50

また、特許文献４で開示された技術においては、画素電極に開口部を設け、その開口部の位置に制御電極を配置して、複数の液晶ドメインを形成する技術を開示している。

【０００７】

また、特許文献５には、誘電率が負の液晶をホメオトロピック配向させた液晶セルにおいて、配向膜に突起を設け、この突起によって電圧印加時の液晶の傾斜方向を制御し、２つ以上の液晶ドメインに分割して動作させる技術が考案されている。

【先行技術文献】

【特許文献】

【０００８】

【特許文献１】特開平０６－０４３４６１号公報

10

【特許文献２】特開平０７－１９９１９０号公報

【特許文献３】特開平０７－２３００９７号公報

【特許文献４】特開平１０－０２０３２３号公報

【特許文献５】特開平１０－３０１１１４号公報

【特許文献６】特開平１０－２３２４０９号公報

【発明の概要】

【発明が解決しようとする課題】

【０００９】

しかしながらこれらの技術の内、特許文献１に開示されているような、共通電極に開口部を有する技術においては、通常の、モノドメインタイプのＴＮ型液晶表示装置の製造工程では必要とされない、“共通電極に対するフォトリソ工程等の微細加工工程”が必要となると共に、上下基板の高度な貼り合わせ術が必要とされるという問題がある。この問題は、薄膜トランジスタ（Thin Film Transistor; T F T）等のスイッチング素子を用いたアクティブマトリクス液晶表示装置の場合、特に大きな問題である。すなわち、通常のアクティブマトリクス液晶表示装置では、一方の透明基板（ＴＦＴ基板）上に薄膜トランジスタ等のスイッチング素子（能動素子）を製造するため、フォトリソ工程等の微細加工工程が必要とされるのは、スイッチング素子を製造する片側のＴＦＴ基板のみであり、通常「共通電極」と称される他の透明基板（対向基板）側の電極においては微細加工を施す必要はなく、全面に共通電極が形成されているのみである。ところが、共通電極に開口部を有する従来技術においては、通常は微細加工が必要とされていない「共通電極」についても、フォトリソ工程等の微細加工工程が必要とされ、工程が増加すると共に、上下基板の高度な貼り合わせ技術が必要とされることになる。

20

30

【００１０】

このような問題から、例えばＴＦＴ等のスイッチング素子が形成されたＴＦＴ基板の側にある画素電極に、開口部あるいはスリット等を設け、斜め電界を発生させて液晶の配向を制御しようという技術が考えつく。これは、ＴＦＴ基板側の画素電極はもともとパターニングを必要とするため、この場合には付加工程を必要としないからである。しかしながら、この構成においては安定した液晶ドメインの制御はできない。なぜならば、特許文献１のように共通電極に開口部を設けた場合の開口部周辺での電界の傾斜は、画素電極の周辺における電界の傾斜方向と整合する（図４７参照）のに対し、ＴＦＴ基板側の画素電極に開口部を設けた場合には開口部周辺での電界の傾斜が画素電極周辺における電界の傾斜方向と整合しないからである。

40

【００１１】

特許文献２に開示されているように、制御電極を画素電極の周辺に設けた場合には、画素電極周辺での電界の傾斜を強調することができるが、この場合にも反対側の基板において共通電極に開口部を設けなければならない、上述の問題を解決する必要がある。

【００１２】

一方、特許文献３に記載されているように、画素電極上に制御電極を配置して、その制御電極の電位を適当に定めれば、斜め電界を発生させられる。しかしながら、画素電極電位の極性を一定の周期で反転させるいわゆる反転駆動時においては、画素電極電位の極性

50

の変化によって斜め電界の発生状況も変化するため、安定で確実な液晶ドメインの制御はできない。また、この構成においては、制御電極がゲートバスラインと一体であるため、制御電極電位を画素の点灯・非点灯に応じて変化させることはできず、すなわち、画素が非点灯（暗表示）の時には制御電極電位には斜め方向の電界が発生してしまい、この電界によって制御電極周辺において光漏れが生じ、表示コントラストの低下を導く。この光漏れを遮蔽するために遮光層を設けた場合には大幅な開口率の低下につながる。さらには、通常、ゲートバスラインには、その選択期間を除く期間において、共通電極に対してDCの電圧が印加されているため、制御電極がゲートバスラインと一体である場合には、表示領域内の液晶層にDC電圧を印加し続けることになり、表示素子の信頼性を悪化させるという問題が生ずる。

10

【0013】

特許文献4に記載されている、画素電極に開口部を設けてその位置に制御電極を配置する技術においても、表示動作時に制御電極電位を画素毎に制御する手段を有さないため、特許文献3に記載の技術と同様に、安定で確実な液晶ドメインの制御ができないという問題がある。

【0014】

特許文献3及び特許文献4に記載された技術における上記のような問題を解決する手段として、例えば、各々の画素毎に個別に設けられた制御電極を、各々の画素に設けられた個別のスイッチング素子で制御する方法が考えられるが、この構成においては、画素電極と制御電極とに対応して個別のスイッチング素子及びドレインバスラインを設ける必要があり、したがって、素子構成が複雑化し、製造コストや製造歩留まりの点から現実的ではない。

20

【0015】

また、特許文献5に記載の配向膜に突起を設ける方法では、その突起による領域分割の効果は突起の近傍にしか働かない。よって、確実な領域分割を実現するためには、スイッチング素子が形成される片側のTFT基板の配向膜だけでなく、対向基板側の配向膜にも突起を設けなければならず、やはり大幅に工程が増加し、また両基板の正確な貼り合わせを要するという問題点があった。

【0016】

この発明は、上述の事情に鑑みてなされたもので、上記のような従来技術の問題、すなわち、共通電極の微細加工工程等の煩雑な工程を増加させたり、高度な貼り合わせ技術を要求することなく、高コントラストで、視角特性の優れたマルチドメイン液晶表示装置を提供することを目的としている。

30

【課題を解決するための手段】

【0017】

上記課題を解決するために、請求項1に係るこの発明の第1の構成は、一对の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリクス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を1画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置に係り、前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、前記画素電極が四角形から成る複数の単位画素電極から形成され、該単位画素電極は、前記四角形の1辺に沿って制御電極が配置してあり、残りの3辺が開口部もしくは画素電極端部となっていることを特徴としている。

40

【0018】

また、請求項2に係るこの発明の第2の構成は、一对の基板間に挟持された液晶と、該

50

基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を1画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置に係り、前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、前記画素電極が四角形から成る複数の単位画素電極から形成され、該単位画素電極は、前記四角形の2辺に沿って制御電極が配置してあり、残りの2辺が開口部もしくは画素電極端部となっていることを特徴としている。

10

20

30

40

50

【0019】

また、請求項3に係るこの発明の第3の構成は、一对の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を1画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置に係り、前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、前記画素電極が三角形から成る複数の単位画素電極から形成されており、該単位画素電極は、前記三角形の2辺に沿って制御電極が配置してあり、残りの1辺が開口部もしくは画素電極端部となっていることを特徴としている。

【0020】

また、請求項4に係るこの発明の第4の構成は、一对の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を1画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置に係り、前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、前記画素電極が三角形から成る複数の単位画素電極から形成されており、該単位画素電極は、前記三角形の1辺に沿って制御電極が配置してあり、残りの2辺が開口部もしくは画素電極端部となっていることを特徴としている。

【0021】

また、請求項5に係るこの発明の第5の構成は、一对の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を1画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置に係り、前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから

信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、前記画素電極が五角形から成る複数の単位画素電極から形成されており、該単位画素電極は、前記五角形の２辺に沿って制御電極が配置してあり、残りの３辺が開口部もしくは画素電極端部となっていることを特徴としている。

【００２２】

また、請求項６に係るこの発明の第６の構成は、一対の基板間に挟持された液晶と、該基板の一方側に形成され横方向に延びる複数本のゲートバスライン及び縦方向に延びる複数本のドレインバスラインとを有し、複数の画素が前記ゲートバスラインと前記ドレインバスラインとの交点の各々に対応してマトリックス状に配置され、前記画素の各々に、スイッチング素子と、画素電極と、前記液晶に対して斜め方向の電界を発生させて複数の配向領域を１画素内に形成するための制御電極とを備えるマルチドメイン液晶表示装置に係り、前記制御電極は前記スイッチング素子の一つの端子に接続されて、前記画素電極は前記制御電極との間に結合容量を有し、前記制御電極には、対応する前記ゲートバスライン選択時に、対応する前記スイッチング素子を介して対応する前記ドレインバスラインから信号電圧が印加され、前記画素電極には前記結合容量を介して前記信号電圧の分圧が印加され、かつ、前記画素電極が複数の単位画素電極からなると共に、請求項１乃至５に記載の各種の前記単位画素電極のうち、２種類以上が組み合わされてなることを特徴としている。

10

【発明の効果】

【００２３】

この発明の構成によれば、各画素毎に設けられた制御電極を、各画素毎に設けられたスイッチング素子で駆動するため、その画素が明表示、暗表示、あるいは中間表示となっても、それに応じて制御電極電位が制御され、よって、制御電極から広がるように発生する斜め方向の電界により液晶のドメイン形成を確実に制御できる。さらに、画素電極には結合容量を介して制御電極電圧の分圧が印加されるため、１個のスイッチング素子だけで制御電極と画素電極との２つの電極電位を制御することができる。

20

したがって、共通電極の微細加工工程等の煩雑な工程を増加させたり、高度な貼り合わせ技術を要求することなく、高コントラストで、視角特性の優れたマルチドメイン液晶表示装置を提供することができる。

【図面の簡単な説明】

30

【００２４】

【図１】この発明の第１実施形態であるマルチドメイン液晶表示装置の画素の構成を示す模式的平面図である。

【図２】図１のＡ－Ａ'における模式的部分断面図である。

【図３】図１のＢ－Ｂ'における模式的部分断面図である。

【図４】図１のＣ－Ｃ'における模式的部分断面図である。

【図５】同マルチドメイン液晶表示装置の画素の等価回路図である。

【図６】同マルチドメイン液晶表示装置の製造方法を工程順に示す工程図である。

【図７】同マルチドメイン液晶表示装置の製造方法を工程順に示す工程図である。

【図８】この発明の第２実施形態であるマルチドメイン液晶表示装置の画素の構成を示す模式的平面図である。

40

【図９】図８のＤ－Ｄ'における模式的部分断面図である。

【図１０】図８のＥ－Ｅ'における模式的部分断面図である。

【図１１】同マルチドメイン液晶表示装置におけるマルチドメイン状の液晶配向を模式的に示す図である。

【図１２】同マルチドメイン液晶表示装置におけるマルチドメイン状の配向状態に対応する透過光の様子を模式的に示す図である。

【図１３】この発明の第３実施形態であるマルチドメイン液晶表示装置の構成を示す模式的部分断面図である。

【図１４】同マルチドメイン液晶表示装置の画素の等価回路図である。

50

- 【図 15】同マルチドメイン液晶表示装置の変形例の画素の等価回路図である。
- 【図 16】この発明の第 4 実施形態であるマルチドメイン液晶表示装置の構成を示す模式的部分断面図である。
- 【図 17】この発明の第 5 実施形態であるマルチドメイン液晶表示装置の画素の構成を示す模式的平面図である。
- 【図 18】図 17 の F - F ' における模式的部分断面図である。
- 【図 19】図 17 の G - G ' における模式的部分断面図である。
- 【図 20】この発明の第 6 実施形態であるマルチドメイン液晶表示装置の画素電極と制御電極との組み合わせ例の平面形状を示す図である。
- 【図 21】同マルチドメイン液晶表示装置の画素電極と制御電極との組み合わせ例において、基本的な構成の平面形状を示す図である。
- 【図 22】同マルチドメイン液晶表示装置の画素電極と制御電極との組み合わせ例において、基本的な構成の平面形状を示す図である。
- 【図 23】同基本的な構成を同マルチドメイン液晶表示装置に適用した例の平面形状を示す図である。
- 【図 24】同マルチドメイン液晶表示装置の画素の配向状態を示す顕微鏡写真である。
- 【図 25】同マルチドメイン液晶表示装置の画素の配向状態を示す顕微鏡写真である。
- 【図 26】同マルチドメイン液晶表示装置の画素の配向状態を示す顕微鏡写真である。
- 【図 27】同マルチドメイン液晶表示装置の画素の配向状態を示す顕微鏡写真である。
- 【図 28】同マルチドメイン液晶表示装置の画素の配向状態を示す顕微鏡写真である。
- 【図 29】同マルチドメイン液晶表示装置の画素の配向状態を示す顕微鏡写真である。
- 【図 30】同マルチドメイン液晶表示装置の画素の配向状態を示す顕微鏡写真である。
- 【図 31】この発明の第 7 実施形態であるマルチドメイン液晶表示装置の表示時の画素の顕微鏡写真である。
- 【図 32】同マルチドメイン液晶表示装置の表示時の画素の顕微鏡写真である。
- 【図 33】同マルチドメイン液晶表示装置の表示時の画素の顕微鏡写真である。
- 【図 34】同マルチドメイン液晶表示装置の表示時の画素の顕微鏡写真である。
- 【図 35】この発明の第 8 実施形態であるマルチドメイン液晶表示装置の実験用液晶セルの暗状態から明状態に電圧を切り替えた後の顕微鏡写真ある。
- 【図 36】同マルチドメイン液晶表示装置の比較用液晶セルの暗状態から明状態に電圧を切り替えた後の顕微鏡写真ある。
- 【図 37】この発明の第 9 実施形態であるマルチドメイン液晶表示装置の画素の構成を示す模式的平面図である。
- 【図 38】図 37 の H - H ' における模式的部分断面図である。
- 【図 39】図 37 の I - I ' における模式的部分断面図である。
- 【図 40】図 37 の J - J ' における模式的部分断面図である。
- 【図 41】同マルチドメイン液晶表示装置の製造方法を工程順に示す工程図である。
- 【図 42】同マルチドメイン液晶表示装置の製造方法を工程順に示す工程図である。
- 【図 43】同マルチドメイン液晶表示装置の製造方法を工程順に示す工程図である。
- 【図 44】この発明の第 10 実施形態であるマルチドメイン液晶表示装置の画素の構成を示す模式的平面図である。
- 【図 45】図 44 の K - K ' における模式的部分断面図である。
- 【図 46】図 45 の L - L ' における模式的部分断面図である。
- 【図 47】従来のマルチドメイン液晶表示装置の画素の構成を示す模式的部分断面図である。

【発明を実施するための形態】

【0025】

以下、図面を参照して、この発明の実施の形態について説明する。説明は、実施形態を用いて具体的に行う。

第 1 実施形態

図 1 は、この発明の第 1 実施形態であるマルチドメイン液晶表示装置の画素（繰り返し単位）の構成を示す模式的平面図、図 2 は図 1 の A - A' における模式的部分断面図、図 3 は図 1 の B - B' における模式的部分断面図、図 4 は図 1 の C - C' における模式的部分断面図、また、図 5 は同マルチドメイン液晶表示装置の画素の等価回路図、図 6 及び図 7 は同マルチドメイン液晶表示装置の製造方法を工程順に示す工程図である。

この例のマルチドメイン液晶表示装置は、図 1 ~ 図 5 に示すように、横方向に延びる複数本のゲートバスライン 5 5 と、縦方向に延びる複数本のドレインバスライン 5 6 とで囲まれる領域の単位によって 1 画素が構成されており、各画素は第 1 の基板 1 1 上に、上下左右方向にマトリックス状に繰り返されて配置されている。

【0026】

各画素は TFT 5 4、画素電極 7 1、制御電極 7 3 を有している。TFT 5 4 はゲートがソース及びドレインよりも下部位置に配置されたボトムゲート構造になっていて、活性層（半導体層）としてアモルファスシリコンやポリシリコン等の使用が可能であり、セルフアライン技術によって形成することができる。画素電極 7 1 は電氣的にフローティングであり、制御電極 7 3 及び共通容量ライン 7 2 とそれぞれ層間絶縁膜 6 3、ゲート絶縁膜 6 1 を介して結合容量 1 2 6、付加容量 1 2 7 を形成している。TFT 5 4 は保護絶縁膜 6 5 で覆われている。層間絶縁膜 6 3、ゲート絶縁膜 6 1 及び保護絶縁膜 6 5 は窒化シリコン等が使用される。ここで、共通容量ライン 7 2 は画素電極 7 1 に対して容量を付加するために設けられている。

【0027】

これら結合容量 1 2 6、付加容量 1 2 7 の容量は層間絶縁膜 6 3、ゲート絶縁膜 6 1 の材質、大きさ及び厚さ等のパラメータにより所望の値に設定することができる。画素電極 7 1 及び制御電極 7 3 は透明電極から成り、ITO (Indium Tin Oxide) 等の材料が使用される。制御電極 7 3 は TFT 5 4 のソース端子 5 7 に接続されている。制御電極 7 3 は TFT 5 4 のソース端子と一体的に形成することも可能である。ゲートバスライン 5 5、ソース端子 5 7、ドレイン端子 5 8、共通容量ライン 7 2 はクロム等の金属膜が使用される。第 2 の基板 1 2 上には共通電極 8 1 が形成されており、第 1 の基板 1 1 に対して所定の間隔をもって対向するように重ね合わされている。両基板 1 1、1 2 間には液晶 2 0 が挟持されている。TFT 5 4 はボトムゲート構造として示されているが、後述の第 5 実施形態のように、ゲートがソース及びドレインよりも上部位置に配置されたトップゲート構造でもよい。

【0028】

また、この例では画素電極 7 1 に対して容量を付加するための共通容量ライン 7 2 が設けられた構成となっているが、図 5 における画素電極 7 1 と制御電極 7 3 との間の結合容量 1 2 6 と、画素電極 7 1 と共通電極 8 1 との間の液晶容量 1 2 5 とで必要な電位差が得られれば、特に共通容量ライン 7 2 を設ける必要はない。

【0029】

この例においては、ゲートバスライン 5 5 が選択された瞬間に、ドレインバスライン 5 6 から TFT 5 4 を介して信号電圧が、ソース端子 5 7 に接続された制御電極 7 3 に書き込まれる。この時、フローティングである画素電極 7 1 の電位は、結合容量 1 2 6 と、付加容量 1 2 7 及び液晶容量 1 2 5 との容量比にしたがって、制御電極 7 3 と共通容量ライン 7 2 との間の所定電位に定まる。共通容量ライン 7 2 は例えば第 2 の基板 1 2 上の共通電極 8 1 と同電位となるように構成してもよく、また、前段のゲートバスライン等に接続してもよい。

この例においては、制御電極 7 3、画素電極 7 1、共通電極 8 1 の電位の関係が、この列記の順あるいはその逆順となるため、画素電極 7 1 及び制御電極 7 3 と、共通電極 8 1 との間に発生する液晶駆動電界 E 1 は、図 3 に示すように、制御電極 7 3 から外側に広がるように斜めに発生する。

【0030】

以下、誘電率異方性が負の液晶をホメオトロピック配向させた VA (Vertical Alignme

10

20

30

40

50

nt) モードの場合を例にとってその動作について説明する。第 1 の基板 1 1 と第 2 の基板 1 2 との間に介在する液晶 2 0 (あるいは液晶分子 2 1) は液晶駆動電界 E 1 によりその配向状態を変化させる。この例においては、上述のように液晶駆動電界 E 1 が制御電極 7 3 から外側に広がるように発生するため、図 3 及び図 4 に示すように、液晶分子 2 1 は制御電極 7 3 の両側で異なる方向に配向方向を変化させる。このため、液晶分子 2 1 の傾く方向が異なる領域 (液晶ドメイン) が互いに視角特性を補償しあい、全体として対称で良好な視角特性を得ることができる。なお、ここの記述において、便宜上、バルクで見た液晶を液晶 2 0 とし、個々の液晶分子を液晶分子 2 1 と記述したが、この違いはこの発明においてはさほど重要ではない。

【0031】

10

上述のようにこの例においては、液晶 2 0 の動作モードは、負の誘電率異方性を有する液晶をホメオトロピック配向させた V A モードの場合の例で説明したが、これ以外の、正の誘電率異方性を持つ液晶ねじれ配向させた T N モードでも、正の誘電率異方性を持つ液晶を一様に配向させたホモジニアスモードでもよい。T N モードとした場合には、液晶が自発カイラル性でもよく、非自発カイラル性としてもよい。非自発カイラル性とした場合には、上述の液晶駆動電界 E 1 により、カイラル方向が異なる複数の領域に分かれて動作させることができる。液晶ドメインを安定化するために、液晶に高分子化合物を混合させることも可能である。また、液晶にモノマーを加え、ドメインを作成した後、高分子化して、ドメインを安定化させることもできる。

【0032】

20

図 4 に示すように、画素電極 7 1 に適当な開口部 7 4 を設けることにより、液晶ドメインの形成をより確実にすることもできる。開口部 7 4 は、窓状に形成しても、画素電極 7 1 の片側あるいは両側から切り込みを入れるように形成してもよい。もちろん、開口部 7 4 を設けなくてもこの発明の目的を達成することができる。後述の第 4 実施形態のように第 1 の基板 1 1 あるいは第 2 の基板 1 2 上に色層 (図示せず) や遮光層 (図示せず) を設けることも可能である。なお、共通容量ライン 7 2 の一部あるいは全体を透明電極により構成することも可能である。

【0033】

次に、図 6 及び図 7 を参照して、この例のマルチドメイン液晶表示装置の製造方法について、工程順に説明する。

30

まず、図 6 (a) に示すように、ガラスから成る第 1 の基板 1 1 の全面にクロムをスパッタ成膜し、フォトリソグラフィ技術を用いて、クロムを所望の形状にパターニングして、ゲートバスライン 5 5 及び共通容量ライン 7 2 を形成した。続いて、C V D (Chemical Vapor Deposition) 法により、全面に窒化シリコンを成膜してゲート絶縁膜 6 1 を形成した。

【0034】

次に、図 6 (b) に示すように、C V D 法により全面にアモルファスシリコンを成膜した後、フォトリソグラフィ技術によりアモルファスシリコンを所望の形状にパターニングして活性層 6 4 を形成した。次に、全面にクロムをスパッタ成膜した後、フォトリソグラフィ技術によりクロムを所望の形状にパターニングして、ドレインバスライン 5 6、ドレイン端子 5 8、ソース端子 5 7 を形成した。次に、I T O を全面にスパッタ成膜した後、フォトリソグラフィ技術により I T O を所望の形状にパターニングして、開口部 7 4 を有する画素電極 7 1 を形成した。この画素電極 7 1 は、上述したようにフローティングとなる。以上により、第 1 の基板 1 1 上に T F T 5 4 を形成した。

40

【0035】

次に、図 7 (c) に示すように、C V D 法により全面に窒化シリコンを成膜した後、フォトリソグラフィ技術により窒化シリコンを所望の形状にパターニングして、層間絶縁膜 6 3 及び T F T 5 4 の保護絶縁膜 6 5 を形成すると共に、ソース端子 5 7 を露出するようにコンタクトホール 5 9 を形成した。この場合、層間絶縁膜 6 3 及び保護絶縁膜 6 5 が一体となるように形成してもよい。次に、I T O を全面にスパッタ成膜した後、フォトリソ

50

グラフィ技術によりITOを所望の形状にパターニングして、制御電極73を形成した。この制御電極73は、コンタクトホール59を介してソース端子57に接続される。

【0036】

次に、図7(d)に示すように、ガラスから成る第2の基板12上に、印刷法等によりR(Red)、G(Green)、B(Black)の色層及びブラックマトリクス(図示せず)を形成し、その上にITOをスパッタ成膜した後、フォトリソグラフィ技術によりITOを所望の形状にパターニングして共通電極81を形成した。

【0037】

以上のようにして用意した第1の基板11及び第2の基板12に、それぞれ垂直配向用の配向膜(図示せず)を形成した。配向膜材料としては日産化学社製SE-1211を使用した。次に、第1の基板11上にシール材(図示せず)を線状に塗布すると共に、第2の基板12上に球状スペーサー(図示せず)を散布し、両基板11、12を互いに貼り合わせ、加熱によりシール材を硬化させた。次に、シール材により第1の基板11と第2の基板12とが一体化された構造を、個々のパネルの形状に切断した後に、誘電率異方性が負のネマティック液晶を注入孔から注入した後、注入孔を光硬化樹脂で封止した。次に、パネルの両側に負の補償フィルムを貼り付けた後、さらに偏向板をその透過軸が互いに直交するように両面に貼り付け、周辺駆動回路を取り付けてモジュール化して、図1~図4に示したような、この例のマルチドメイン液晶表示装置を完成させた。

【0038】

以上のような製造方法により製造されたマルチドメイン液晶表示装置の各構成要素の平面形状は図1の通りであり、同画素のサイズは横略100 μ m \times 縦略300 μ mである。各構成要素の平面形状は図1の形状に限定されるものではなく、後述の図20に示すように種々の形状が考えられる。

【0039】

この例のマルチドメイン液晶表示装置において、偏向板をその透過軸を互いに直交させて配置した場合には、主要な液晶配向領域の各々において、液晶分子21の傾斜方向が両側の偏向板透過軸を2等分する方向、すなわち、上下左右の各方向と一致するために、液晶駆動電界E1の印加によって良好な明状態を表示できるが、各々の液晶配向領域の境界部分には、暗線を生じることがある。暗線の発生原因については、後述の第2実施形態で説明する。暗線の発生が問題となる場合においては、偏光板と液晶20との間に四分の一波長板と称される光学異方性媒体を挿入して、液晶層に円偏向が入射するように構成することにより暗線の発生を解消することもできる。また、この場合、制御電極73が透明電極から構成されていてもよい。

【0040】

このように、この例のマルチドメイン液晶表示装置によれば、制御電極73はスイッチング素子となるTFT54の一つの端子であるソース端子57に接続されて、開口部74が形成された画素電極71は制御電極73との間に結合容量126を有し、画素電極71には結合容量126を介して信号電圧の分圧が印加されるので、動作時に制御電極73の周辺及び画素電極71の周辺に発生する斜め方向の電界の作用により、液晶を複数の領域に分かれさせて動作させることができる。

したがって、共通電極の微細加工工程等の煩雑な工程を増加させたり、高度な貼り合わせ技術を要求することなく、高コントラストで、視角特性の優れたマルチドメイン液晶表示装置を提供することができる。

【0041】

第2実施形態

図8は、この発明の第2実施形態であるマルチドメイン液晶表示装置の構成を示す模式的平面図、図9は図8のD-D'における模式的部分断面図、図10は図8のE-E'における模式的部分断面図である。この例のマルチドメイン液晶表示装置の構成が、上述した第1実施形態の構成と大きく異なるところは、層間絶縁膜を介して制御電極が画素電極よりも下層となるように形成するようにした点である。

10

20

30

40

50

すなわち、この例のマルチドメイン液晶表示装置は、図 8 ~ 図 10 に示すように、第 1 の基板 11 上に、画素 (図 8 に示す構造) が上下左右方向にマトリクス状に繰り返されて配置されていて、窒化シリコン等から成る層間絶縁膜 63 を介して、ITO 等から成る制御電極 73 が同様に ITO 等から成る画素電極 71 よりも下層に形成されている。画素電極 71 は、第 1 実施形態と同様にフローティングになっている。制御電極 73 は TFT 54 のソース端子 57 と一体的に形成することも可能であり、この場合は製造工程上は有利となるが、通常ソース端子 57 は前述したようにクロム等の不透明金属により形成されるため、素子の光透過率が減少する欠点が避けられない。一方、制御電極 73 を上述のように ITO 等の透明電極により構成した場合には、図 8 に示すように、例えば結合容量 126 の容量値が十分に大きくなるように画素電極 71 との重畳部を大きく取っても、十分な開口率を確保できる。

10

【0042】

この例では、上述したように制御電極 73 は画素電極 71 より下層にあるが、画素電極 71 には開口部 74 が設けられており、制御電極 73 からの電界は、開口部 74 を通して液晶に作用するので、液晶を複数の領域に分かれさせて動作させることができる。また、第 1 実施形態と同様にボトムゲート構造に限らず、トップゲート構造にも適用することができる。

これ以外は、上述した第 1 実施形態と略同様である。それゆえ、図 8 ~ 図 10 において、図 1 ~ 図 5 の構成部分と対応する各部には、同一の番号を付してその説明を省略する。

【0043】

20

この例における画素電極 71 の開口部 74 は、第 1 実施形態と同様に、窓状に形成しても、画素電極 71 の片側あるいは両側から切り込みを入れるように形成してもよい。画素電極 71 には、制御電極 73 からの電界を作用させる部位以外にも、適当な開口部 74 を設けることにより、液晶ドメインの形成をより確実にすることができる。制御電極 73 からの電界を作用させる開口部 74 においては、液晶駆動電界 E1 が開口部 74 から広がるように作用するが、開口部 74 において制御電極 73 が存在しない場合、あるいは、図 8 あるいは図 9 に示すように開口部 74 において共通容量ライン 72 が存在する場合には、液晶駆動電界 E1 は開口部 74 の幅の中心に収束するように作用する。

【0044】

30

図 11 は、この例における、マルチドメイン状の液晶配向を模式的に示す図であり、図 8 の画素電極 71 及び制御電極 73 を含む部分の配向状態を示している。図 11 に示されるように、画素電極 71 の開口部 74 を境界としては液晶分子 21 の傾く方向が異なる領域が形成されており、各々の領域境界においては、液晶の弾性により液晶分子 21 の配向方位は連続的に変化している。

【0045】

40

この例においては、第 1 の基板 11 及び第 2 のそれぞれの外側に偏向板が配置される。両側の偏向板の透過軸方向の組み合わせは、種々可能であるが、なかでも、両側の偏向板透過軸を互いに直交させ、かつ、主要な液晶配向領域における液晶分子 21 の傾斜方位が直交する偏向板透過軸を 2 等分する方位と一致するように配置することにより、明るくコントラストの高い表示を実現することができる。さらに、負の補償板と称される、面内の屈折率が、面法線方向の屈折率よりも大きいタイプの光学補償板を液晶と偏向板との間に挿入することにより、黒表示時の視角特性をより良くすることができる。

【0046】

図 12 は、この例において、マルチドメイン状の配向状態に対応する、透過光の様子を模式的に示したものであり、図 11 と同様に、図 8 の画素電極 71 及び制御電極 73 を含む部分の透過光の様子を示している。ここで、画素電極 71 及び制御電極 73 は透明電極であるが、共通容量ライン 72 は、通常、前述したようにクロム等の不透明金属により形成されているため、共通容量ライン 72 上の領域については、実際には光が透過しないが、液晶配向状態と光透過との関係を説明するために、共通容量ライン 72 による遮光を無視して示している。

50

【 0 0 4 7 】

図 1 2 において、偏向板は、その透過軸が図の対角方向となるように互いに直交させて配置してある。このような配置とした場合には、主要な液晶配向領域の各々において、液晶分子 2 1 の傾斜方向が両側の偏向板透過軸を 2 等分する方向、すなわち、図の上下左右の各方向と一致するために、液晶駆動電界 E 1 の印加によって良好な明状態を表示できるが、各々の液晶配向領域の境界部分には、図 1 2 に示されるような暗線 2 5 を生じる。この暗線 2 5 は、液晶分子 2 1 の傾斜方向が偏向板透過軸方向と一致する部位に対応する。偏向板透過軸の方向については、液晶がその方位に傾斜しても、光を透過させないため、図 1 2 に示されるような暗線 2 5 が生じるのである。

【 0 0 4 8 】

上記のような暗線 2 5 は、表示上さほど大きな問題とならないが、例えば、電圧無印加の黒表示状態から電圧を印加して白表示状態へと変化させた際等に、一時的な配向変化すなわち、制御電極 7 3 からの電界に規定される方向に液晶分子 2 1 が傾く変化に引き続いて、液晶分子 2 1 がその傾斜方位を変化させる二次的な配向変化が生じることがあり、このようなケースでは問題となることがある。この場合には、暗線 2 5 が発生した後にその形状や幅の変化が見られる。この二次的な配向変化の時間スケールは一時的な配向変化と比較して進行が遅く、該当画素の経時的な光透過率変化を引き起こす。経時的な光透過率の変化には、大きく分けて 2 つのパターンが起こり得る。一つは、黒から白への変化を実質的に遅くする場合であり、残像の原因となる。また逆に、一度明るくなった後に徐々に暗くなるように変化する場合があり、この場合には定常状態での表示の明るさが不足する。

【 0 0 4 9 】

上記のように、暗線 2 5 の発生が問題となる場合においては、偏向板と液晶 2 0 との間に四分の一波長板と称される光学異方性媒体を挿入して、液晶層に円偏向が入射するように構成することにより暗線 2 5 の発生を解消することもできる。この例においては、制御電極 7 3 が透明電極により形成されているので、この発明暗線 2 5 の解消はそのまま素子透過率や応答特性の向上につながる。四分の一波長板としては、ポリカーボネート等の延伸フィルムを単層で、あるいは積層して、用いることができ、液晶層の両側に、互いに光軸が直交するように配置するとよい。広帯域四分の一波長板と称される、複数枚の延伸フィルムを積層して構成したものを用いる場合には、液晶層の両側で、対応する各層が互いに直交するように配置するとよい。

【 0 0 5 0 】

なお、通常の駆動方式において一度明るくなって後に徐々に暗くなるような透過率変化がみられる場合でも、動画表示時の画像をシャープにすることを目的として表示の各フレーム毎に黒表示を挿入する駆動を行った場合には、このような経時変化は問題とならない。

【 0 0 5 1 】

この例においても、液晶 2 0 の動作は、第 1 実施形態と略同様に行われる。ここで、特にホモジニアスモードの場合に、負の屈折率異方性を有する（光学軸の屈折率が小さい）補償フィルムを、その光学軸が電圧無印加時の液晶の光学軸と一致するように配置したノーマリブラックモードで用いると、良好な視角特性が得られる。このとき補償フィルムのリタレーションと、液晶層のリタレーションとは符号が反対で絶対値が等しくなるようにするとよい。また、2 軸性の補償フィルムを用いて表示コントラストや視角特性を向上させることも可能である。

【 0 0 5 2 】

この例のマルチドメイン液晶表示装置の製造方法は、図 6 及び図 7 を参照して説明した第 1 実施形態におけるそれに準じて実施することができる。すなわち、図 6 (b) において、画素電極 7 1 の形成に代えて制御電極 7 3 を形成し、図 7 (c) において、制御電極 7 3 の形成に代えて画素電極 7 1 を形成するようにすればよい。なお、画素電極 7 1 のパターニング時には開口部 7 4 も形成する。

以上のような製造方法により製造されたマルチドメイン液晶表示装置の各構成要素の平面形状は図6の通りであり、同画素のサイズは横略100 μm ×縦略300 μm である。各構成要素の平面形状は図6の形状に限定されるものではなく、後述の図20に示すように種々の形状が考えられる。

【0053】

このように、この例の構成によっても、第1実施形態において述べたのと略同様な効果を得ることができる。

【0054】

第3実施形態

図13は、この発明の第3実施形態であるマルチドメイン液晶表示装置の構成を示す模式的部分断面図（第1実施形態の図2に対応）、図14は同マルチドメイン液晶表示装置の画素の等価回路図である。この例のマルチドメイン液晶表示装置の構成が、上述した第1実施形態の構成と大きく異なるところは、画素電極を完全なフローティングとならないように形成するようにした点である。

すなわち、この例のマルチドメイン液晶表示装置は、図13及び図14に示すように、画素電極71に何らかの原因で電荷が蓄積されるのを防ぐために、図14に示すように画素電極71と制御電極73との間に、結合容量126と並列して実質的に有限の抵抗値を有する結合抵抗135が接続されるように、例えば、第1実施形態の層間絶縁膜63の代わりにアモルファスシリコン等の半導体膜62が形成されている。そして、この半導体膜62に適当な不純物イオンをドーピングすることにより所望の抵抗値を得ることができる。

【0055】

また、図14の付加容量127に並列に抵抗を接続する場合は、共通容量ライン72と画素電極71との間に層間絶縁膜63の代わりに、上述と同様にアモルファスシリコン等の半導体膜62を形成することにより有限の結合抵抗を接続してもよい。結合抵抗135は、画素電極71に蓄積される電荷の影響により表示が焼きついたり、動画像を表示した時に液晶の応答時間を越えるような残像が生じたりすることが防げるように、蓄積された電荷の放電がなされるような値となるように設定される。その液晶表示装置の使用形態に応じて、1フレーム表示期間内で放電が完了するようにしたり、数秒から数分の動作休止により放電が完了するようにすることができる。

これ以外は、上述した第1実施形態と略同様である。それゆえ、図13及び図14において、図1～図5の構成部分と対応する各部には、同一の番号を付してその説明を省略する。

【0056】

この例のマルチドメイン液晶表示装置の製造方法は、図6及び図7を参照して説明した第1実施形態におけるそれに準じて実施することができる。すなわち、図6（b）及び図7（c）に準じて工程において、CVD法により全面にアモルファスシリコンを成膜した後、フォトリソグラフィ技術によりアモルファスシリコンを所望の形状にパターニングして活性層64を形成する際に、同時に半導体膜62を所望の形状にパターニングして形成すればよい。

【0057】

図15は、この例のマルチドメイン液晶表示装置の変形例の画素を示す等価回路である。この変形例は、同図に示すように、各画素電極71と共通容量ライン72とを接続するようにTF141を形成し、TF141のゲートを前段のゲートバスライン55に接続することにより、前段のゲートバスライン55が選択された瞬間に共通容量ライン72の電位を画素電極71に書き込むことにより、画素電極71に蓄積された電荷を放電させることができるように構成したものである。

【0058】

このように、この例の構成によっても、第1実施形態において述べたのと略同様な効果を得ることができる。

【0059】

第 4 実施形態

図 16 は、この発明の第 4 実施形態であるマルチドメイン液晶表示装置の構成を示す模式的部分断面図（第 1 実施形態の図 2 に対応）である。この例のマルチドメイン液晶表示装置の構成が、上述した第 1 実施形態の構成と大きく異なるところは、画素電極及び制御電極を色層及び遮光層の上に形成するようにした点である。

すなわち、この例のマルチドメイン液晶表示装置は、図 16 に示すように、第 1 の基板 11 上に色層 91 及び遮光層 93 が形成されており、画素電極 71 と制御電極 73 とはその上に形成されて、画素電極 71 は容量端子 75 を介して共通容量ライン 72 と対向している。

これ以外は、上述した第 1 実施形態と略同様である。それゆえ、図 16 において、図 1 ~ 図 5 の構成部分と対応する各部には、同一の番号を付してその説明を省略する。

【0060】

この例のマルチドメイン液晶表示装置の製造方法は、図 6 及び図 7 を参照して説明した第 1 実施形態におけるそれに準じて実施することができる。すなわち、図 6 (b) 及び図 7 (c) に準じた工程において、活性層 64 を形成した後、全面にクロムをスパッタ成膜した後、フォトリソグラフィ技術によりクロムを所望の形状にパターニングして、ドレインバスライン 56、ドレイン端子 58、ソース端子 57 を形成すると同時に容量端子 75 を形成した。さらに、窒化シリコンにより TFT 54 の保護絶縁膜 65 を形成し、ブラックレジストを用いて遮光層 93 を形成し、カラーレジストを用いて R、G、B の色層 91 を形成した。続いて、オーバーコート層 92 を形成して平坦化し、画素電極 71、層間絶縁膜 63、制御電極 73 を形成した。制御電極 73 はソース端子 57 に、画素電極 71 は容量端子 75 に、それぞれコンタクトホールを通して接続されている。画素電極 73 は容量端子 75 に接続されている状態でフローティングとなっている。

【0061】

画素電極 71 と制御電極 73 との間に半導体膜 62 を形成することにより、第 3 実施形態と略同様に画素電極 71 を完全なフローティングとしないことも可能である。

【0062】

このように、この例の構成によっても、第 1 実施形態において述べたのと略同様な効果を得ることができる。

【0063】

第 5 実施形態

図 17 は、この発明の第 5 実施形態であるマルチドメイン液晶表示装置の画素の構成を示す模式的平面図、図 18 は図 17 の F - F' における模式的部分断面図、図 19 は図 17 の G - G' における模式的部分断面図である。この例のマルチドメイン液晶表示装置の構成が、上述した第 1 実施形態の構成と大きく異なるところは、スイッチング素子としての TFT をトップゲート構造に形成するようにした点である。

すなわち、この例のマルチドメイン液晶表示装置は、図 17 ~ 図 19 に示すように、TFT 54 は、ゲートバスライン 55 がソース端子 57 及びドレイン端子 58 よりも上部位置に配置されたトップゲート構造に形成されている。

これ以外は、上述した第 1 実施形態と略同様である。それゆえ、図 17 ~ 図 19 において、図 1 ~ 図 5 の構成部分と対応する各部には、同一の番号を付してその説明を省略する。

【0064】

この例のマルチドメイン液晶表示装置の製造方法は、図 6 及び図 7 を参照して説明した第 1 実施形態におけるそれに準じて実施することができる。すなわち、図 6 (a) 乃至図 7 (c) に準じた工程において、第 1 の基板 11 上に、クロムを成膜してパターニングすることにより、ドレインバスライン 56、ドレイン端子 58、ソース端子 57、制御電極 73 を同時に形成し、続いてアモルファスシリコン層、絶縁層、クロムスパッタ膜を成膜し、これらをまとめてパターニングすることにより TFT 54 を形成した。さらに窒化シリコンから成る層間絶縁膜 63 を成膜し、続いて ITO をスパッタ成膜してパターニング

することにより画素電極 7 1 を形成した。画素電極 7 1 はフローティングとし、また、制御電極 7 3 の位置に整合して開口部 7 4 を設けた。次に酸化シリコンと I T O を連続的にスパッタ成膜してまとめてパターニングすることによりゲート絶縁膜 6 1 と共通容量ライン 7 2 を形成した。

【 0 0 6 5 】

この例によれば、T F T 5 4 の構造がボトムゲート構造からトップゲート構造に代わっただけで、図 1 9 に示すように、図 1 0 を参照して説明した第 2 実施形態と略同様のマルチドメインを形成することができる。

【 0 0 6 6 】

ここでも、画素電極 7 1 と制御電極 7 3 との間の層間絶縁膜 6 3 あるいは画素電極 7 1 を共通容量ライン 7 2 との間のゲート絶縁膜 6 1 に代えて半導体膜 6 2 を形成することにより、第 3 実施形態と略同様に画素電極 7 1 を完全なフローティングとしないことも可能である。

【 0 0 6 7 】

このように、この例の構成によっても、第 1 実施形態において述べたのと略同様な効果を得ることができる。

【 0 0 6 8 】

第 6 実施例（主たる実施例）

図 2 0 は、この発明の第 6 実施例（主たる実施例）であるマルチドメイン液晶表示装置の画素電極と制御電極との組み合わせ例の平面形状を示す図、図 2 1 は同マルチドメイン液晶表示装置の画素電極と制御電極とからなる単位電極の平面形状を示す図、図 2 2 は同単位電極の組合せからなる基本的な構成の平面形状を示す図、図 2 3 は同基本的な構成を同マルチドメイン液晶表示装置に適用した例の平面形状を示す図である。すなわち、この例のマルチドメイン液晶表示装置の画素電極 7 1 及び制御電極 7 3 の組合せ例は、図 2 0 (a) ~ (h) に示したように、種々の例が考えられる。

ここで、図 2 1 (i) ~ (n) 及び図 2 2 (o) ~ (r) の基本的構成例、図 2 3 (s) ~ (y) の適用例の平面形状は、画素電極 7 1 及び制御電極 7 3 をある平面に射影した図であり、特に制御電極 7 3 は画素電極 7 1 上に設けられた開口部 7 4 から見える部分のみ描いたものである。

【 0 0 6 9 】

この例においては、制御電極 7 3、画素電極 7 1 上に設けられた開口部 7 4 及び画素電極 7 1 の端部の位置関係が重要である。これらの位置関係を説明するために平面図上でどのような位置関係にあるかを述べることにする。まず、図 2 1 (i) ~ (n) に示した単位電極を用いて、画素電極 7 1、制御電極 7 3、画素電極 7 1 端部の基本的な組み合わせ例を図 2 2 (o) ~ (r) について述べ、次にこれらの単位電極を実際の液晶表示装置に適用した適用例について、図 2 3 (s) ~ (y) を参照して述べる。説明上、画素電極 7 1 と制御電極 7 3 とが同一平面上にあるかのごとく述べるが、この例のマルチドメイン液晶表示装置では両電極 7 1、7 3 は異なった平面上に存在する。なおコンタクトホール等を通して導通を確保すればこれらの電極 7 1、7 3 の一部または全体が同一平面上にある構成も可能である。

【 0 0 7 0 】

図 2 1 (i) の単位電極は、画素電極 7 1 が四角形でその画素電極 7 1 の 1 辺に沿って制御電極 7 3 が配置してあり、画素電極 7 1 の残りの 3 辺が開口部もしくは画素電極端部 7 6 となっていることを特徴とする。

図 2 1 (j) の単位電極は、画素電極 7 1 が四角形でその画素電極 7 1 の 2 辺に沿って制御電極 7 3 が配置してあり、画素電極 7 1 の残りの 2 辺が開口部もしくは画素電極端部 7 6 となっていることを特徴とする。

図 2 1 (k) の単位電極は、画素電極 7 1 が四角形でその画素電極 7 1 の 3 辺に沿って制御電極 7 3 が配置してあり、画素電極 7 1 の残りの 1 辺が開口部もしくは画素電極端部 7 6 となっていることを特徴とする。

図 2 1 (1) の単位電極は、画素電極 7 1 は三角形でその画素電極 7 1 の 2 辺に沿って制御電極 7 3 が配置してあり、画素電極 7 1 の残りの 1 辺が開口部もしくは画素電極端部 7 6 となっていることを特徴とする。

図 2 1 (m) の単位電極は、画素電極 7 1 は三角形でその画素電極 7 1 の 1 辺に沿って制御電極 7 3 が配置してあり、画素電極 7 1 の残りの 2 辺が開口部もしくは画素電極端部 7 6 となっていることを特徴とする。

図 2 1 (n) の単位電極は、画素電極 7 1 は五角形でその画素電極 7 1 の 2 辺に沿って制御電極 7 3 が配置してあり、画素電極 7 1 の残りの 3 辺が開口部もしくは画素電極端部 7 6 となっていることを特徴とする。

【 0 0 7 1 】

次に、図 2 1 (i) ~ (n) の単位電極を画素の繰り返し単位：横略 $100\mu\text{m}$ × 縦略 $300\mu\text{m}$ のマルチドメイン液晶表示装置に適用した例について、図 2 3 (s) ~ (y) の適用例を参照して説明する。

図 2 3 (s) の適用例は、図 2 1 (i) の単位電極をいくつか用いている。すなわち単位電極 (i) と、単位電極 (i) を制御電極 7 3 に対して線対称にした単位電極を、互いに制御電極 7 3 を共有するように配置して、図 2 2 の電極 (o) のような電極を形成し、図 2 2 の電極 (o) を 2 個用いてマルチドメイン液晶表示装置の一画素電極 (図 2 3 (s)) とした。図 2 2 の電極 (o) の構成とした理由は、制御電極 7 3 からの斜め電界と図 2 2 の電極 (o) の左右の端部の斜め電界により、液晶の方向を略 2 方向に制御するためである。この図 2 3 (s) の適用例では、制御電極 7 3 が画素の長辺に対して平行になるようにした。なお、マルチドメイン液晶表示装置に適用するにあたって、図 2 2 の電極 (o) に示すように画素電極 7 1 が制御電極 7 3 で分断されている構造ではなく、一画素上の画素電極 7 1 が等電位になるように接合部を設けてある。一画素上の画素電極 7 1 が等電位になるように接合部を設けてあるのは、図 2 2 の電極 (o) を図 2 3 (t) の適用例に、図 2 1 の単位電極 (l) を図 2 3 (u) の適用例に、図 2 1 の単位電極 (j) を図 2 3 (w) の適用例に、単位電極 (k) 及び単位電極 (n) を図 2 3 (x) の適用例に、単位電極 (i) 、単位電極 (l) 及び単位電極 (j) を図 2 3 (y) の適用例にそれぞれ適用する場合も同様である。

【 0 0 7 2 】

図 2 3 (t) の適用例は、図 2 2 の電極 (o) 5 個を制御電極 7 3 が画素の短辺に対して平行になるよう配置してマルチドメイン液晶表示装置の一画素電極とした。

図 2 3 (u) の適用例は、図 2 1 の単位電極 (l) から構成されている。まず、4 個の単位電極 (l) を互いに制御電極 7 3 を共有するように配置して、図 2 2 の電極 (p) のような電極を形成し、この電極 (p) を 2 個用いてマルチドメイン液晶表示装置の一画素電極とした。単位電極 (l) 、電極 (p) を用いた理由は、単位電極 (l) の 2 つの制御電極 7 3 からの斜め電界と画素端部の斜め電界の 3 つの斜め電界により、単位電極 (l) 上の配向を略 1 方向に制御し、さらに単位電極 (l) を電極 (p) のように配置することで液晶の方向を略 4 方向に制御するためである。

【 0 0 7 3 】

図 2 3 (v) の適用例は、図 2 1 の単位電極 (l) と単位電極 (m) とから構成されている。4 個の単位電極 (m) を制御電極 7 3 が外側となるように配置して、図 2 2 の電極 (q) のような形状にした。図 2 2 の電極 (p) 2 個の間に電極 (q) を配置して用いてマルチドメイン液晶表示装置の一画素電極とした。ただし、図 2 3 (v) の適用例では電極 (p) と電極 (q) の間の配向の整合性を取るために、電極 (q) の外側にある制御電極 7 3 のうち、電極 (p) と接する部分を取り除いてある。このように基本的には単位電極 (i) ~ (n) を用いて画素電極を形成するのであるが、上述のように配向の整合性を取るために、単位電極の形状を一部変更することも可能である。

【 0 0 7 4 】

図 2 3 (w) の適用例は、図 2 1 の単位電極 (j) から構成されている。単位電極 (j) の形状を略正方形とし、4 個の単位電極 (j) を互いに制御電極 7 3 を共有するように

10

20

30

40

50

配置して、図 2 2 の電極 (r) のような形状にした。電極 (r) を 3 個用いてマルチドメイン液晶表示装置の一画素電極とした。単位電極 (j)、電極 (r) を用いた理由は、単位電極 (j) の 2 つの制御電極 7 3 からの斜め電界と 2 つの画素端部の斜め電界の 4 つの斜め電界により、電極 (r) 上の配向を略 1 方向に制御し、さらに単位電極 (j) を電極 (r) のように配置することで液晶の方向を略 4 方向に制御するためである。図 2 3 (w) の適用例では電極 (r) の個数を 3 としたが、これに限定されることはなく、画素サイズ、用途に応じて任意に設計することができる。

【 0 0 7 5 】

図 2 3 (x) の適用例は、図 2 1 の単位電極 (k) 2 個と単位電極 (n) 2 個とから構成されている。単位電極 (k) の四角形を台形とした。台形の上底に制御電極 7 3 がくるようにし、二つの単位電極 (k) を上底を共有するように配置した。このようにして形成した電極の斜辺の部分に単位電極 (n) を、単位電極 (k) と制御電極 7 3 を共有するように配置した。組み合わせる際、配向の整合性を取るために、台形の上底すなわち制御電極 7 3 の一部分を隠すようにした。結果として長方形の画素電極 7 1 の上に「 Y 」型と「 Y 」型の上下反転した型の制御電極 7 3 が配置されているように見える電極が形成される。これをマルチドメイン液晶表示装置の一画素電極とした。

【 0 0 7 6 】

図 2 3 (y) の適用例は、図 2 1 の単位電極 (i)、単位電極 (l)、単位電極 (j) の 3 種類の単位電極から形成されている。この図 2 3 (y) の適用例では、単位電極 (i) は台形とし、単位電極 (l) は制御電極 7 3 で挟まれた角が直角である直角二等辺三角形とし、単位電極 (j) は平行四辺形とした。単位電極 (l) の斜辺と単位電極 (i) の上底 (開口部となっている) が接し、単位電極 (i) の下底と単位電極 (j) が制御電極 7 3 を共有している。このようにして形成された電極をいくつか用いてマルチドメイン液晶表示装置の一画素電極とした。なお、微小画素電極の一部に直角二等辺三角形を用いているので、画素電極 7 1 内部にある制御電極 7 3、開口部 7 4 は画素の短辺に対して略 4 5 ° または略 1 3 5 ° の角度をなしている。

図 2 3 (s) ~ (y) の適用例のいずれの場合においても、基本的には単位電極を用いて画素電極を形成するのであるが、画素全体での配向の整合性を取るために、単位電極の形状を一部変更することも可能である。

以上のように設計した画素電極を持つマルチドメイン液晶表示装置を製造した。この制御電極の詳細は第 2 実施例のそれに準じて実施することができる。

【 0 0 7 7 】

上述した図 2 3 (s) ~ (y) の適用例の配向状態を、図 2 4 ~ 図 3 0 に顕微鏡写真で示す。なお、図 2 4 ~ 図 2 7、図 2 9 では、2 枚の偏光板の配置方法は偏光板の吸収軸を互いに直交させ、かつ、そのうち 1 枚の偏光板の吸収軸を画素の長辺に対して略 4 5 ° の方向になるようにしてある。また図 2 8、図 3 0 では、2 枚の偏光板の配置方法は偏光板の吸収軸を互いに直交させ、かつ、そのうち 1 枚の偏光板の吸収軸を画素の長辺に対して略 0 ° の方向になるようにしてある。

【 0 0 7 8 】

この例によれば、図 2 3 (s) ~ (y) の適用例のいずれの場合においても制御電極 7 3 の周辺部、開口部 7 4 の周辺部、画素電極 7 1 の周辺部からの斜め電界の効果により良好なマルチドメイン状の液晶配向が得られた。

特に、図 2 3 (w) の適用例のパターンにおいては視角特性がよく、透過率が高く、安定性に優れた配向が得られた。この図 2 3 (w) の適用例においては、単位電極 (j) の形状は略正方形なので、液晶は対角線の方にそろって倒れる。そのため隣り合う単位電極 (j) との間では、配向方向が略 9 0 ° 異なっている。電極 (r) 上では「 + 」型の制御電極 7 3 で区切られた 4 回対称な配向となっている。

【 0 0 7 9 】

このように、この例の構成によっても、第 1 実施形態において述べたのと略同様な効果を得ることができる。

10

20

30

40

50

【 0 0 8 0 】

第 7 実施形態

この発明の第 7 実施形態では、第 6 実施形態に示した図 2 3 (w) の適用例において、制御電極電圧係数 (制御電極電圧 / 画素電極電圧) を異ならせた場合の配向制御性への影響を比較検討した。ここで、画素電極電圧及び制御電極電圧とは、共通電極 8 1 の電圧を基準とした画素電極 7 1 及び制御電極 7 3 の電圧を示している。

前述したように、画素電極電圧と制御電極電圧との電圧比は、画素電極 7 1 と制御電極 7 3 との間の結合容量 1 2 6 と、画素電極 7 1 と共通容量ライン 7 2 との間の付加容量 1 2 7 及び液晶容量 1 2 5 との比によって定まる。ここで、共通容量ライン 7 2 の電圧は、共通電極 8 1 と同電圧とした場合には、 (制御電極電圧係数) = { (液晶容量 1 2 5 の容量値) + (結合容量 1 2 6 の容量値) + (付加容量 1 2 7 の容量値) } / (結合容量 1 2 6 の容量値) で決定される。

【 0 0 8 1 】

液晶容量 1 2 5 は配向状態の変化により変動するが、簡単のために、液晶容量 1 2 5 を最大値として考えた。すなわち、液晶容量 1 2 5 の容量値を計算する時には、液晶の比誘電率として、液晶分子軸に水平な方向に対応する比誘電率と垂直な方向に対応する比誘電率のうち、大きいほうの値を用いることとした。この例においては、結合容量 1 2 6 の容量値を変化させることによって、制御電極電圧係数を異ならせた。結合容量 1 2 6 は画素電極 7 1 と制御電極 7 3 との重畳部に形成されるので、この重畳部の面積及び両電極 7 1 、 7 3 間の層間膜の膜厚と比誘電率によって、結合容量 1 2 6 の容量値が定まるが、ここでは、以下の表 1 に示されるように制御電極 7 3 と画素電極 7 1 との重畳部の面積を変化させる例で示した。なお、両電極 7 1 、 7 3 間の層間膜は C V D 成膜による膜厚が略 2 0 0 n m の窒化シリコンを用いた。窒化シリコン膜の比誘電率は略 6 . 4 である。

【 0 0 8 2 】

【表 1】

重畳部面積と制御電極電圧係数との関係

重畳部面積 [μm^2]	結合容量 126[fF] ①	付加容量 127[fF] ②	液晶容量 125[fF] ③	制御電極電圧係数 (①+②+③) / ①
16800	4763	164	312	1.1
8400	2381	164	312	1.2
5600	1587	164	312	1.3
4200	1190	164	312	1.4

【 0 0 8 3 】

次に、表 1 に示したように制御電極電圧係数を変化させた T F T - L C D (Liquid Crystal Device) を製造して表示動作を行ない、顕微鏡ならびに目視により観察した。表 1 の制御電極電圧係数の各値 1 . 1 、 1 . 2 、 1 . 3 、 及び 1 . 4 、 のそれぞれに対応する表示時の画素の顕微鏡写真を、図 3 1 、 図 3 2 、 図 3 3 及び図 3 4 に示した。図 3 1 ~ 図 3 4 から明らかなように、制御電極電圧係数の異なる各々の T F T - L C D において、この発明の原理に基づくマルチドメイン液晶配向制御を実現することができた。特に、制御電極電圧係数が 1 . 2 以上、より好ましくは 1 . 3 以上の場合において、より正確に配向制御を実現することができた。これに対して、制御電極電圧係数が 1 . 1 と値の小さい T F T - L C D においては、目視観察により若干のざらつき感が見られた。

以上の結果から明らかなように、制御電極電圧係数については、その値が大きいほうが配向制御性が優れるが、これに伴って画素電極に印加される電圧は相対的に減少するため、駆動電圧あるいは明るさの点からは、制御電極電圧係数は大きくなり過ぎるのは望ましくない。これらのことを考慮すると、制御電極電圧係数は略 1 . 3 程度が最も好ましいと考えられる。

【 0 0 8 4 】

このように、この例の構成によっても、第 1 実施形態において述べたのと略同様な効果を得ることができる。

【 0 0 8 5 】

第 8 実施形態

この発明の第 8 実施形態では、第 6 実施形態に示した図 2 3 (w) の適用例を基に、微小配向領域のサイズを異ならせた風数の実験用液晶セルを製造してそれぞれ比較検討した。ここで、微小配向領域とは、制御電極 7 3、画素電極 7 1 の端部及び画素電極 7 1 に設けられた開口部 7 4 等の境界によって区切られる領域を示し、液晶が概ね単一の配向をとる領域を示している。

10

この例における図 2 3 (w) の適用例においては、一つの微小配向領域のサイズは略 40 μm 平方である。これを基に、微小配向領域サイズを略 20 μm 平方とした実験用液晶セルを製造した。比較例として、微小配向領域サイズを略 40 μm 平方とした実験用液晶セルも併せて製造した。これらの実験用液晶セルでは、TFT やゲートバスライン及びドレインバスライン等を省略し、制御電極 7 3 と画素電極 7 2 とのそれぞれに直接電圧を印加できる構造とした。

【 0 0 8 6 】

図 3 5 はこの例の実験用液晶セルにおいて、暗状態から明状態に電圧を切り替えた後の顕微鏡写真を示している。図 3 5 (a) は暗状態から明状態に電圧を切り替えた後 20 ms 放置した後の様子を示す写真、図 3 5 (b) は暗状態から明状態に電圧を切り替えた後 1

20

秒以上放置したあとの様子を示す写真である。
両写真を比較して明らかなように、この例では、電圧印加後、20 ms 以内に定常状態の配向状態とほぼ等しい配向状態が得られ、配向の安定性と電気光学的応答特性が優れていることがわかった。応答時間の具体的な測定値は、暗 明が約 15 ms、明 暗が約 9 ms であった。

【 0 0 8 7 】

一方、図 3 6 は比較例において、暗状態から明状態に電圧を切り替えた後の顕微鏡写真を示している。図 3 6 (a) は暗状態から明状態に電圧を切り替えた後 20 ms 放置した後の様子を示す写真、図 3 6 (b) は暗状態から明状態に電圧を切り替えた後 1 秒以上放置したあとの様子を示す写真である。

30

両写真を比較して明らかなように、比較例では、電圧印加後、明るい定常状態の配向状態を得るまでに若干の時間を必要とすることがわかった。応答時間の具体的な測定値は、暗 明が約 140 ms、明 暗が約 9 ms であった。

【 0 0 8 8 】

上述したようにこの例では、電気光学的応答特性については、微小配向領域サイズを小さく (20 μm 平方) した方が、微小配向領域サイズを大きく (40 μm 平方) した場合よりも優れていること確認された。しかしながら、素子全体の光透過率については、各微小領域境界に見られる暗線の密度の違いにより、微小領域配向領域サイズが大きいほうが好ましいことがわかった。すなわち、微小配向領域サイズを大きく (40 μm 平方) した方が、微小配向領域サイズを小さく (20 μm 平方) した場合よりも実験用液晶セル全

40

【 0 0 8 9 】

微小配向領域サイズは、上記のような理由から、動画表示を行なうかどうかといった用途によって、また、目的とする TFT-LCD の画素ピッチとの兼ね合いを考慮して適宜選択できる。動画表示をおこなう場合には、略 20 μm 平方程度あるいはそれ以下、動画表示を行わない場合は略 40 μm 平方程度あるいはそれ以上とすることが好ましい。もちろん用途によっては 20 μm ~ 40 μm 平方の範囲に設定してもよい。

【 0 0 9 0 】

このように、この例の構成によっても、第 1 実施形態において述べたのと略同様な効果を得ることができる。

50

【 0 0 9 1 】

第 9 実施形態

図 3 7 は、この発明の第 9 実施形態であるマルチドメイン液晶表示装置の画素の構成を示す模式的平面図、図 3 8 は図 3 7 の H - H ' における模式的部分断面図、図 3 9 は図 3 7 の I - I ' における模式的部分断面図である。この例のマルチドメイン液晶表示装置の構成が、上述した第 1 実施形態の構成と大きく異なるところは、制御電極をスイッチング素子としての T F T のソース端子と一体的に形成するようにした点である。

すなわち、この例のマルチドメイン液晶表示装置は、図 3 7 ~ 図 3 9 に示すように、制御電極 7 3 は T F T 5 4 のソース端子 5 7 と一体的にクロム等の不透明金属により形成されている。このように構成すると、既に述べたように、結合容量 1 2 6 の容量値を大きく形成した場合に、開口率の低下を招くことが懸念されるが、この例においては、その点も考慮して十分な開口率を確保できる構成になっている。具体的には、ゲート絶縁膜 6 1 を介して制御電極 7 3 より下層に結合容量電極 1 7 1 を形成して、この結合容量電極 1 7 1 と、層間絶縁膜 6 3 を介して制御電極 7 3 より上層に形成した画素電極 7 1 とが、それぞれ制御電極 7 3 との重畳部を有しており、互いにコンタクトホール 1 7 2 を通じて接続されている。図 3 7 では、結合容量電極 1 7 1 の大部分が制御電極 7 3 の下に隠れているので分かりにくいですが、図 3 9 から明らかなように、結合容量電極 1 7 1 は、略制御電極 7 3 の形状に沿ってこの下側に配置されている。

【 0 0 9 2 】

この例によれば、制御電極 7 3 の上下両側に結合容量 1 2 6 を形成できるので、結合容量 1 2 6 の容量値を大きくする場合にも、制御電極 7 3 の面積をそれほど大きくしなくとも、十分な開口率を確保することができる。

この例では、制御電極 7 3 を画素電極 7 1 よりも下層に形成した例を示したが、逆に画素電極 7 1 を制御電極 7 3 の下層に形成することもでき、画素電極 7 1 のさらに下層に配置した結合容量電極 1 7 1 と、上層の制御電極 7 3 とをコンタクトホール 1 7 2 を通じて接続することにより、画素電極 7 1 の上下両側に結合容量を形成することができる。

【 0 0 9 3 】

さらに、この例によれば、付加容量 1 2 7 に関しても、小さな重畳面積により十分な容量値を得るための構成を採用している。すなわち、コンタクトホール 1 7 7 において、接続端子 1 7 6 により共通容量ライン 7 2 に接続された付加容量端子 1 7 5、画素電極 7 1 との重畳部により付加容量 1 2 7 を形成している。ここで、共通容量ライン 7 2 はゲートバスライン 5 5 と同層の金属膜により形成されており、付加容量端子 1 7 5 はドレインバスライン 5 6 と同層の金属膜により形成されている。このように、付加容量端子 1 7 5 は共通容量ライン 7 2 よりも画素電極 7 1 に近い層に形成されているので、小さな重畳面積により十分な付加容量 1 2 7 の容量値を確保することができる。

【 0 0 9 4 】

この例では、層間絶縁膜 6 3 を介して付加容量 1 2 7 を形成した例を示したが、ゲート絶縁膜 6 1 を介して付加容量 1 2 7 を形成する構成とした場合であっても、これら 2 つの絶縁膜 6 3、6 1 を介した付加容量 1 2 7 を形成する構成よりも大きな容量値を確保しやすい。なお、小さな重畳面積で十分な容量値を得て開口率を確保するためには、上記のような層構造における工夫の他、例えば、ゲート絶縁膜 6 1 あるいは層間絶縁膜 6 3 の膜厚を薄くしたり、誘電率を大きくする等でも効果がある。

【 0 0 9 5 】

また、上記の開口率の確保に関する効果以外にも、この例においては、制御電極 7 3 を金属膜により構成することにより、制御電極 7 3 のパターンニング精度を向上できるという効果もある。この理由は、通常、I T O 等の透明電極よりも C r 等の不透明金属のほうが、ウェットエッチングの精度が高いからである。この発明のマルチドメイン液晶表示装置においては、各々の電極の重畳部に形成される各容量の容量値が重要な設計パラメータとなるため、重畳部の面積を決める各電極のパターンニング精度の向上は重要である。

【 0 0 9 6 】

次に、図 4 1 乃至図 4 3 を参照して、この例のマルチドメイン液晶表示装置の製造方法について工程順に説明する。

まず、図 4 1 (a) に示すように、ガラスから成る第 1 の基板 1 1 上にクロムをスパッタ成膜した後、フォトリソグラフィ技術を用いてウェットエッチングによりクロムをパターニングして、ゲートバスライン 5 5、共通容量ライン 7 2、及び結合容量電極 1 7 1 を形成した。続いて、図 4 1 (b) に示すように、C V D 法を用いて窒化シリコンを成膜して、ゲート絶縁膜 6 1 を一様に形成した。なお、ゲート絶縁膜 6 1 は、例えば二酸化シリコン等でも良く、また窒化シリコンと酸化シリコンとの積層膜等でも良い。もちろん有機膜等でも構わない。次に C V D 法によりアモルファスシリコン層を成膜し、フォトリソグラフィ技術を用いてドライエッチングによりパターニングして、アイランド状に T F T 5 4 の活性層 6 4 を形成した。

10

【 0 0 9 7 】

次に、図 4 2 (c) に示すように、クロムをスパッタ成膜した後、フォトリソグラフィ技術を用いてウェットエッチングによりパターニングして、ドレインバスライン 5 6、ドレイン端子 5 8、ソース端子 5 7、制御電極 7 3、付加容量端子 1 7 5 を形成した。続いて、図 4 2 (d) に示すように、窒化シリコンを C V D 成膜して層間絶縁膜 6 3 を一体的に一様に形成し、さらにフォトリソグラフィ技術を用いてドライエッチングにより層間絶縁膜 6 3 及びゲート絶縁膜 6 1 を連続的にパターニングして、コンタクトホール 1 7 2、1 7 7 を形成した。続いて、図 4 3 に示すように、I T O をスパッタ成膜して、フォトリソグラフィ技術を用いてウェットエッチングによりパターニングして、フローティングの画素電極 7 1 と接続端子 1 7 6 を形成した。なお、画素電極 7 1 及び接続端子 1 7 6 を形成する工程において、I T O をウェットエッチングに代えてドライエッチングによりパターニングすることにより、パターニング精度を向上することができる。

20

【 0 0 9 8 】

上述したように、全部で 5 回のフォトリソグラフィ技術を用いる 5 P R 工程により第 1 の基板 1 1 を形成する。なお、詳しく説明しないが、この発明のマルチドメイン液晶表示装置において、表示領域周辺に設けられる、ゲートバスライン端子、ドレインバスライン端子、共通容量ライン接続部、静電保護トランジスタ等のすべての周辺素子についても、特にプロセスを追加することなく上記の工程と並行して同時に形成することができる。この詳細については、例えば、特許文献 6 等に記載されている。なお、第 2 の基板 1 2 の製造工程及び第 1 の基板 1 1 と第 2 の基板 1 2 との貼り合わせ工程等の、他のプロセスは、第 1 実施形態の製造方法に準じて実施することができる。

30

【 0 0 9 9 】

このように、この例の構成によっても、第 1 実施形態において述べたのと略同様な効果を得ることができる。

【 0 1 0 0 】

第 1 0 実施形態

図 4 4 は、この発明の第 1 0 実施形態であるマルチドメイン液晶表示装置の画素の構成を示す模式的平面図、図 4 5 は図 4 4 の K - K ' における模式的部分断面図、図 4 6 は図 4 4 の L - L ' における模式的部分断面図である。この例のマルチドメイン液晶表示装置の構成が、上述した第 1 実施形態の構成と大きく異なるところは、着目する画素の前段に対応するゲートバスラインに、放電用の T F T を配置するようにした点である。

40

すなわち、この例のマルチドメイン液晶表示装置は、図 4 4 ~ 図 4 6 に示すように、特に図 1 5 を参照して説明した第 3 実施形態の変形例において、着目する画素の前段に対応するゲートバスライン 5 5 に、放電用の T F T 1 4 1 が配置されている。ここで、T F T 1 4 1 を構成するゲート端子、ドレイン端子、ソース端子、活性層等は、表示用の T F T 5 4 と同時に並行して形成することができる。T F T 1 4 1 は、そのドレイン端子がコンタクトホール 1 4 2 を通して共通容量ライン 7 2 に接続されており、ソース端子がコンタクトホール 1 4 3 を通して画素電極 7 1 に接続されている。この構成によって、前段のゲートバスライン 5 5 が選択された瞬間に共通容量ライン 7 2 の電位を画素電極 7

50

１に書きこむことにより、画素電極７１に蓄積された電荷を放電させることができるようになる。

【０１０１】

また、この例においては、画素電極７１に設けられた開口部７４のうち、下層に配置された制御電極７３からの制御電界が作用する開口部７４に対応する部位では、層間絶縁膜６３が除去された構成になっている。このような構成とすることにより、制御電極７３と液晶層との間にあった絶縁膜部分での電圧の損失がなくなり、制御電極７３からの電界が直接液晶層に印加される効果が得られる。また、層間絶縁膜６３の除去により形成される凹形状が、傾斜電界の作用による液晶分子の傾斜方向と整合するために、微小配向領域境界部における液晶の配向が安定する、といった効果が得られる。このような層間絶縁膜６３の除去は、表示領域周辺の端子部を露出させる工程と同時に並行して実施できるので、特に付加的な工程は必要としない。

10

【０１０２】

このように、この例の構成によっても、第１実施形態において述べたのと略同様な効果を得ることができる。

【０１０３】

以上、この発明の実施形態を図面により詳述してきたが、具体的な構成はこの実施形態に限られるものではなく、この発明の要旨を逸脱しない範囲の設計の変更などがあってもこの発明に含まれる。例えばスイッチング素子として動作させる素子としてはＴＦＴを使用する例で説明したが、これに限らずＭＩＭ(Metal Insulator Metal)素子等のダイオードを使用してもよい。また、画素電極及び制御電極を構成する透明電極としてはＩＴＯを使用する例で説明したが、これに限らずネサ膜（酸化錫膜）等の他の材料を使用することも可能である。また、制御電極を透明電極で構成する場合には、一部のみに透明電極を用いるようにしてもよい。また、ゲートバスライン、ソース端子、ドレイン端子等を構成する金属としてはクロムを使用する例で説明したが、これに限らずモリブデン、タンタルあるいはこれらの合金等の他の材料を使用することも可能である。

20

【符号の説明】

【０１０４】

１１	第１の基板	
１２	第２の基板	
２０	液晶	
２１	液晶分子	
５４	ＴＦＴ（スイッチング素子）	
５５	ゲートバスライン	
５６	ドレインバスライン	
５７	ソース端子	
５８	ドレイン端子	
５９、１４２、１４３、１４９、１７２、１７７	コンタクトホール	
６１	ゲート絶縁膜	
６２	半導体膜	
６３	層間絶縁膜	
６４	活性層（半導体層）	
６５	ＴＦＴの保護膜	
７１	画素電極	
７２	共通容量ライン	
７３	制御電極	
７４	開口部	
７５	容量端子	
７６	開口部もしくは画素電極端部	
８１	共通電極	

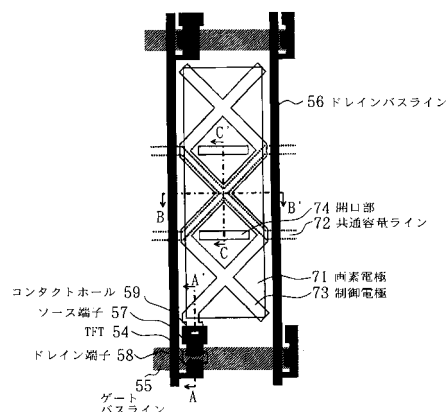
30

40

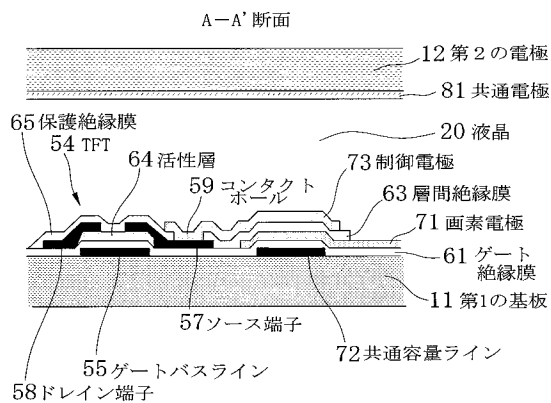
50

9 1	色層
9 2	オーバーコート層
9 3	遮光層
1 2 5	液晶容量
1 2 6	結合容量
1 2 7	付加容量
1 3 5	結合抵抗
1 4 1	TFT（放電用素子）
1 7 1	結合容量電極
1 7 5	付加容量端子
1 7 6	接続端子
E 1	液晶駆動電界

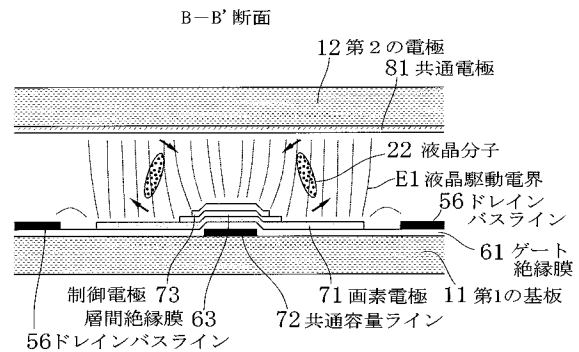
【図 1】



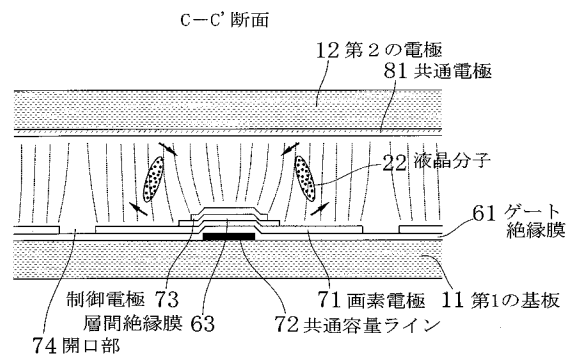
【図 2】



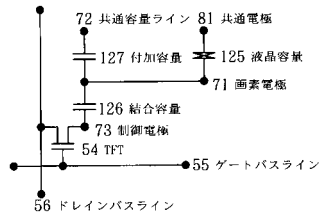
【図 3】



【図 4】

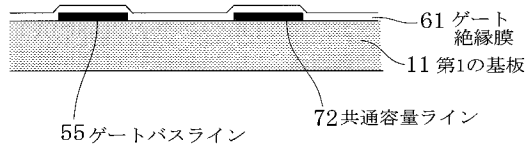


【図 5】

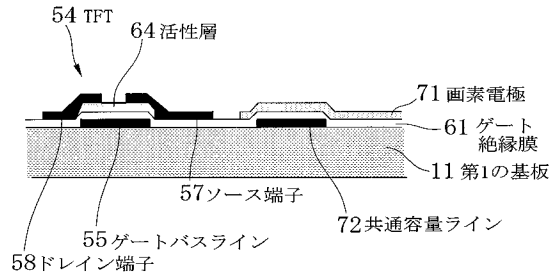


【図 6】

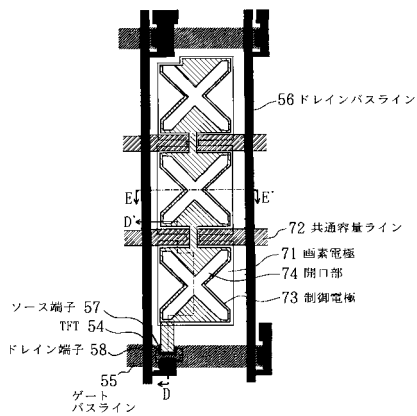
(a)



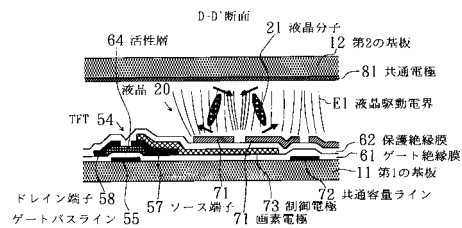
(b)



【図 8】

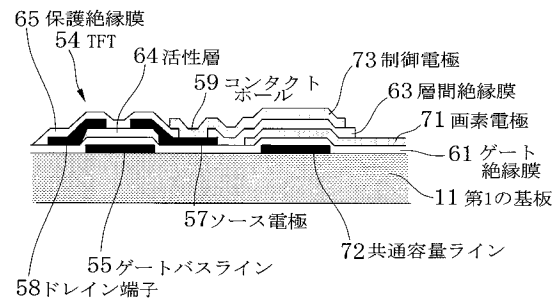


【図 9】

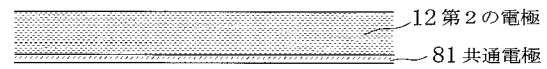


【図 7】

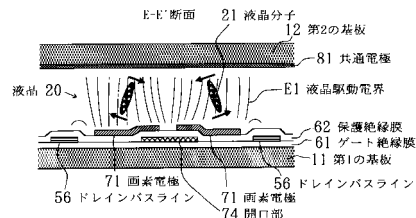
(c)



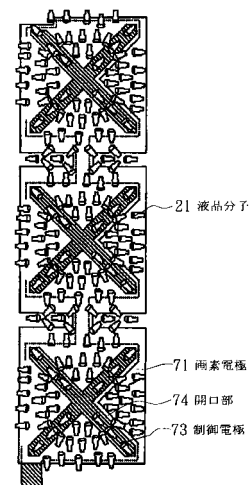
(d)



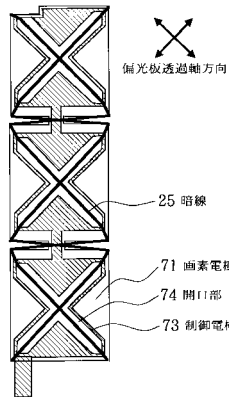
【図 10】



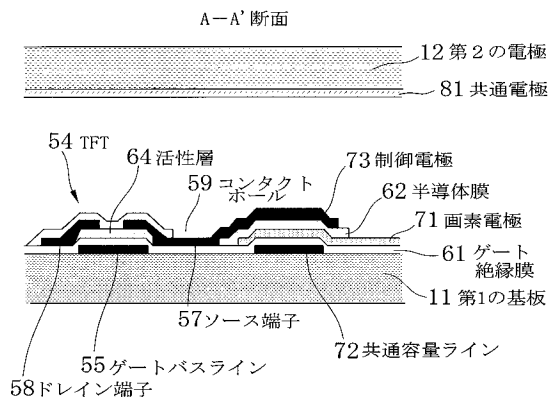
【図 11】



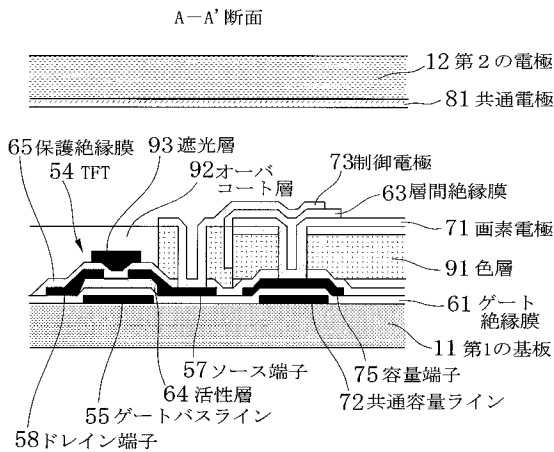
【図 1 2】



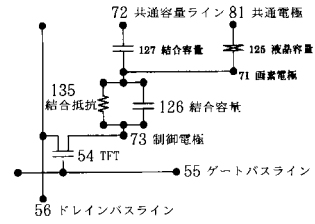
【図 1 3】



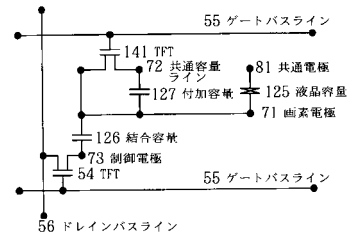
【図 1 6】



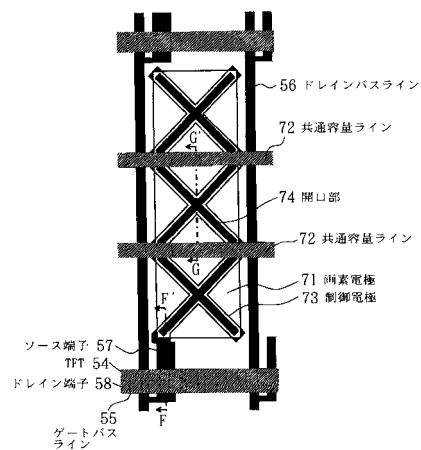
【図 1 4】



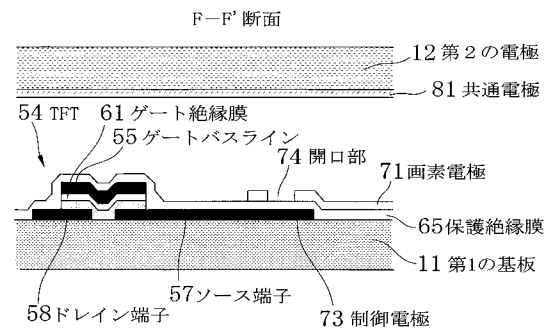
【図 1 5】



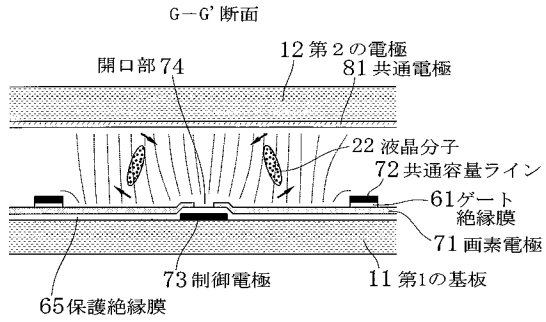
【図 1 7】



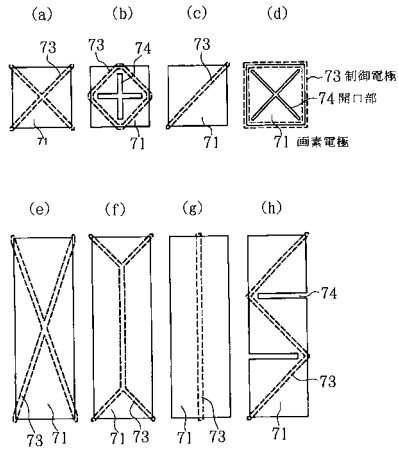
【図 1 8】



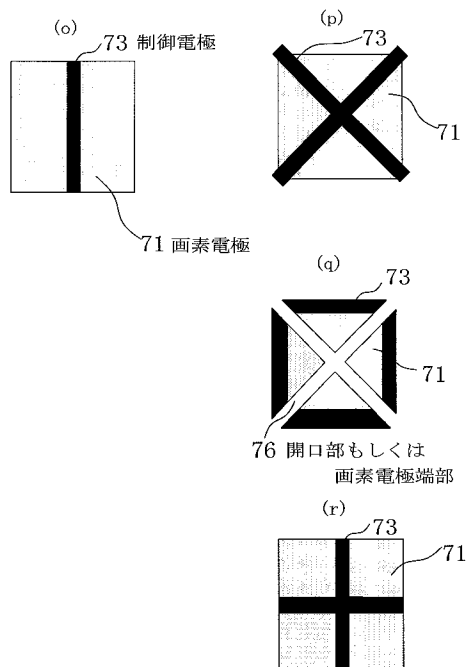
【図 19】



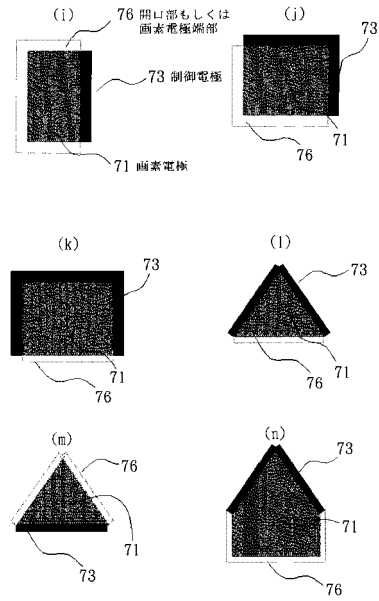
【図 20】



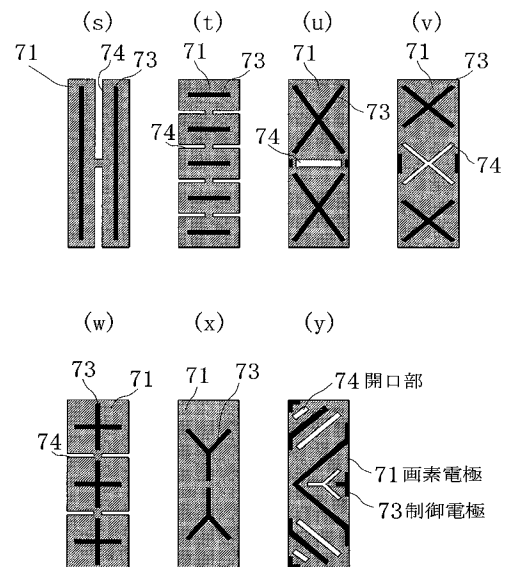
【図 22】



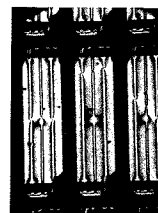
【図 21】



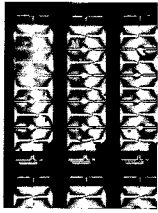
【図 23】



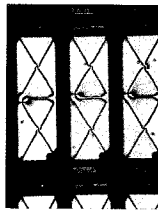
【図 24】



【図 2 5】



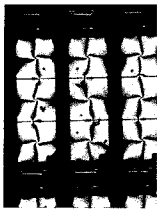
【図 2 6】



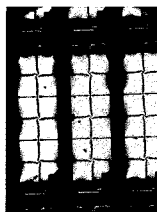
【図 2 7】



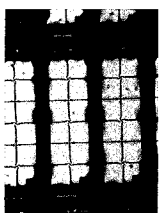
【図 3 1】



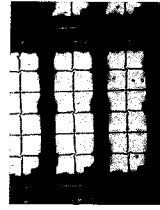
【図 3 2】



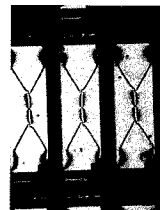
【図 3 3】



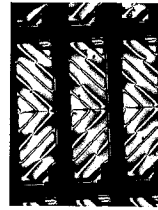
【図 2 8】



【図 2 9】



【図 3 0】

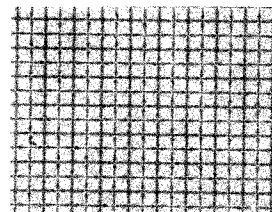


【図 3 4】

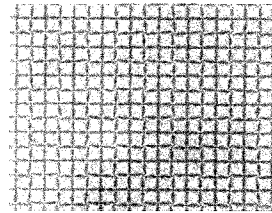


【図 3 5】

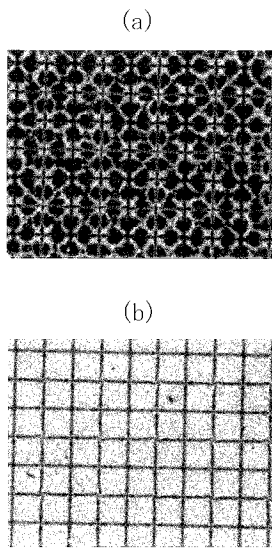
(a)



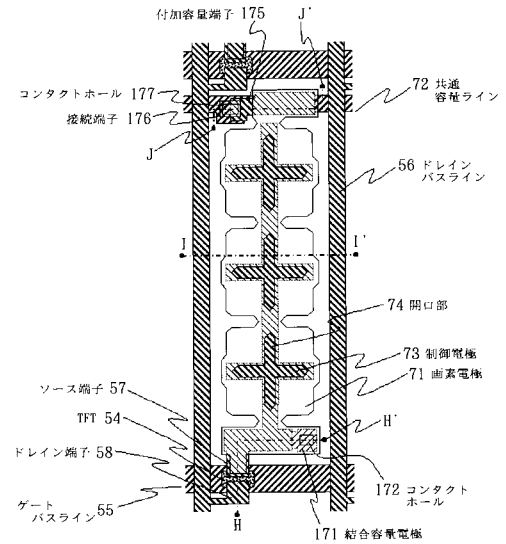
(b)



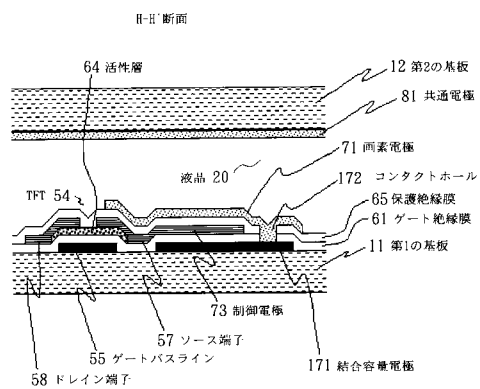
【図 3 6】



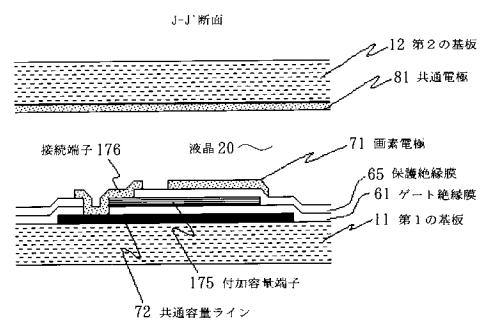
【図 3 7】



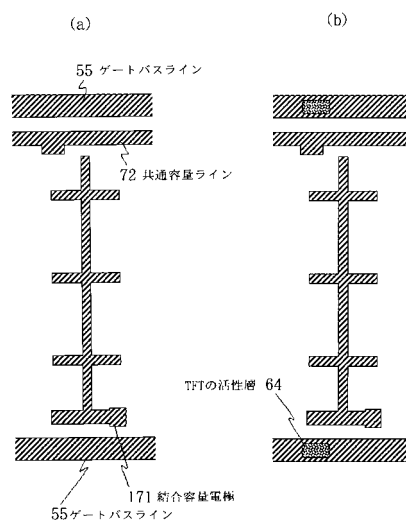
【図 3 8】



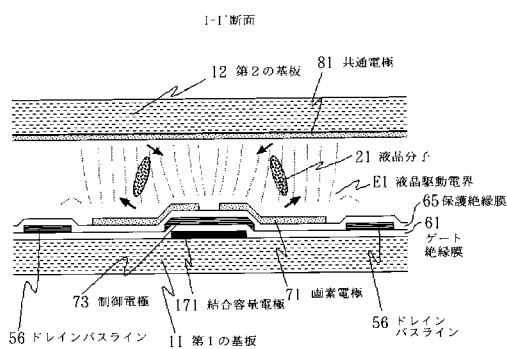
【図 4 0】



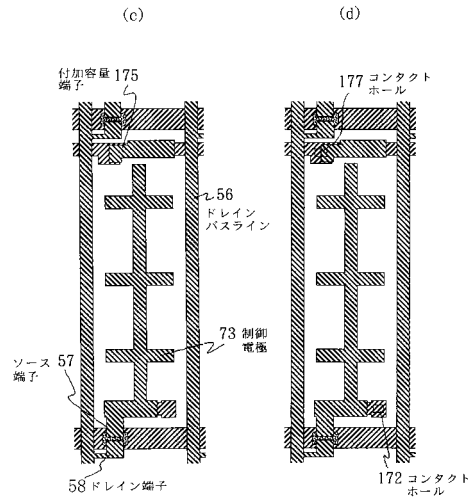
【図 4 1】



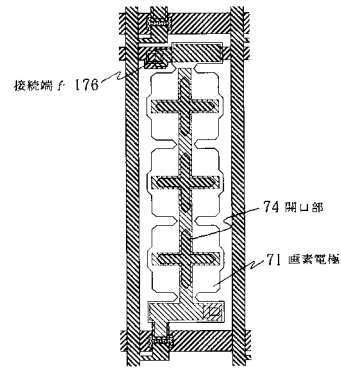
【図 3 9】



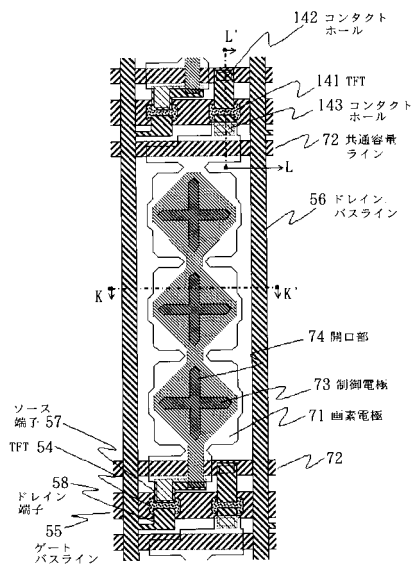
【図 4 2】



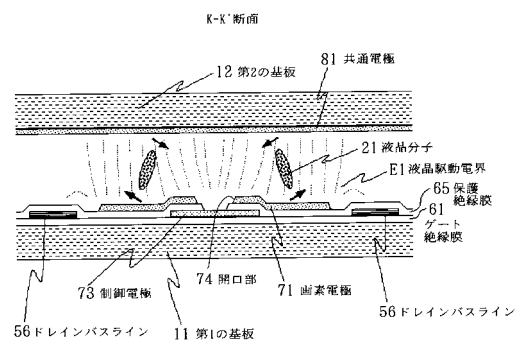
【図 4 3】



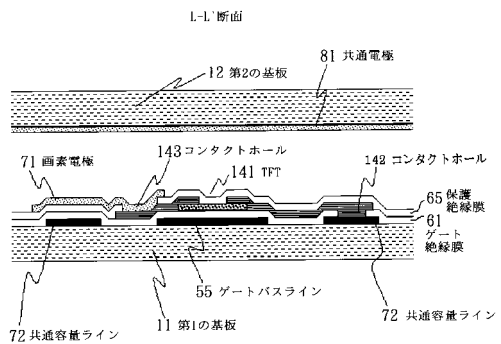
【図 4 4】



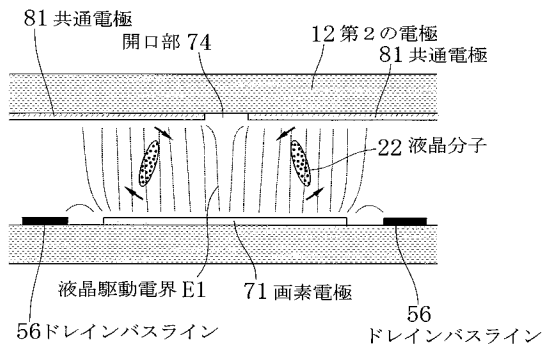
【図 4 5】



【図 4 6】



【図 47】



フロントページの続き

- (72)発明者 葉山 浩
東京都港区芝五丁目7番1号 日本電気株式会社内
- (72)発明者 加納 博司
東京都港区芝五丁目7番1号 日本電気株式会社内
- (72)発明者 池田 直康
東京都港区芝五丁目7番1号 日本電気株式会社内
- (72)発明者 高取 憲一
東京都港区芝五丁目7番1号 日本電気株式会社内
- (72)発明者 能勢 崇
東京都港区芝五丁目7番1号 日本電気株式会社内

Fターム(参考) 2H092 GA13 JA26 JB05 JB64 JB66 JB69 NA01 NA27 PA02 QA09

专利名称(译)	多域液晶显示装置		
公开(公告)号	JP2011118432A	公开(公告)日	2011-06-16
申请号	JP2011055205	申请日	2011-03-14
申请(专利权)人(译)	NEC公司		
[标]发明人	石井俊也 鈴木照晃 鈴木成嘉 葉山浩 加納博司 池田直康 高取憲一 能勢崇		
发明人	石井 俊也 鈴木 照晃 鈴木 成嘉 葉山 浩 加納 博司 池田 直康 高取 憲一 能勢 崇		
IPC分类号	G02F1/1368 G02F1/1343 G02F1/133 G02F1/1333		
CPC分类号	G02F1/133707 G02F1/134336 G02F1/1393 G02F2001/134354		
FI分类号	G02F1/1368 G02F1/1343		
F-TERM分类号	2H092/GA13 2H092/JA26 2H092/JB05 2H092/JB64 2H092/JB66 2H092/JB69 2H092/NA01 2H092/NA27 2H092/PA02 2H092/QA09 2H192/AA24 2H192/BA25 2H192/BC13 2H192/BC42 2H192/BC51 2H192/CB02 2H192/CB05 2H192/CB11 2H192/CB34 2H192/CB35 2H192/DA12 2H192/DA42 2H192/DA62 2H192/EA22 2H192/EA43 2H192/JA06 2H192/JA13		
代理人(译)	西村 征生		
优先权	1999180615 1999-06-25 JP 1999359411 1999-12-17 JP		
其他公开文献	JP5309283B2		
外部链接	Espacenet		

摘要(译)

解决的问题：提供一种具有高对比度和优异的视角特性的多域液晶显示装置，而不会引起诸如公共电极的精细处理过程之类的复杂过程。在该多域液晶显示装置中，控制电极73连接至开关元件的源极端子，并且具有开口的像素电极71与控制电极73具有耦合电容。信号电压的一部分电压经由耦合电容被施加到电极71。像素电极由各自具有四边形形状的多个单位电极形成，并且控制电极73沿着四边形的一侧布置，其余的三侧用作开口或像素电极端部76。有。[选择图]图21

