

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2010-156960

(P2010-156960A)

(43) 公開日 平成22年7月15日(2010.7.15)

(51) Int.Cl.	F 1	テーマコード (参考)
G02F 1/1368 (2006.01)	G02F 1/1368	2H092
H01L 21/336 (2006.01)	H01L 29/78	612D
H01L 29/786 (2006.01)	H01L 29/78	619B
C01G 15/00 (2006.01)	H01L 29/78	618B
G02F 1/1343 (2006.01)	C01G 15/00	Z

審査請求 未請求 請求項の数 12 O L (全 37 頁) 最終頁に続く

(21) 出願番号	特願2009-268482 (P2009-268482)	(71) 出願人	000153878 株式会社半導体エネルギー研究所 神奈川県厚木市長谷398番地
(22) 出願日	平成21年11月26日 (2009.11.26)	(72) 発明者	石谷 哲二 神奈川県厚木市長谷398番地 株式会社 半導体エネルギー研究所内
(31) 優先権主張番号	特願2008-308787 (P2008-308787)	(72) 発明者	久保田 大介 神奈川県厚木市長谷398番地 株式会社 半導体エネルギー研究所内
(32) 優先日	平成20年12月3日 (2008.12.3)		
(33) 優先権主張国	日本国 (JP)		

最終頁に続く

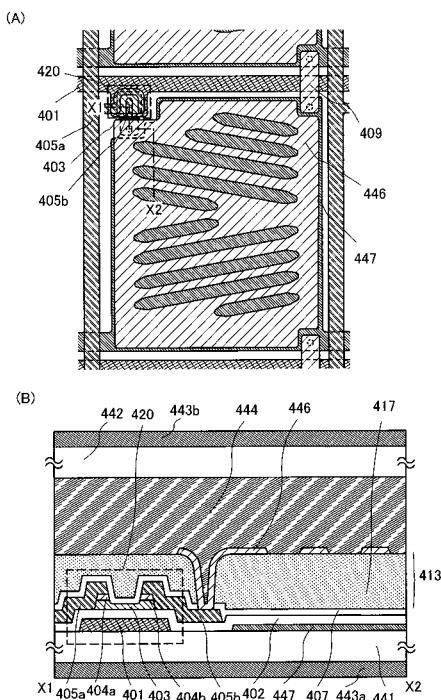
(54) 【発明の名称】 液晶表示装置

(57) 【要約】

【課題】酸化物半導体を用いた薄膜トランジスタに適した液晶表示装置を提供することを目的とする。

【解決手段】酸化物半導体層を含む薄膜トランジスタを有する液晶表示装置において、少なくとも該酸化物半導体層を覆う層間膜に、透過する可視光の光強度を減衰させる機能を有する膜を用いる。透過する可視光の光強度を減衰させる機能を有する膜としては、着色層を用いることができ、有彩色の透光性樹脂層を用いるとよい。また、有彩色の透光性樹脂層及び遮光層を含む層間膜とし、透過する可視光の光強度を減衰させる機能を有する膜として遮光層を用いてもよい。画素電極層及び共通電極層は上方に形成される方を開口パターンを有する形状とし、下方に形成される方を平板状とする。

【選択図】図1



【特許請求の範囲】**【請求項 1】**

ゲート電極層と重畳する酸化物半導体層をチャネル形成領域とする薄膜トランジスタと、平板状の第1の電極層と、開口パターンを有する第2の電極層と、前記薄膜トランジスタ及び前記第2の電極層の間に設けられた層間膜と、
前記層間膜、前記第1の電極層及び前記第2の電極層上に液晶層とを有し、
前記第1の電極層及び前記第2の電極層のどちらか一方は前記薄膜トランジスタと電気的に接続する画素電極層であり、他方は共通電極層であり、
前記層間膜は前記酸化物半導体層よりも光透過率が低い有彩色の透光性樹脂層であり、
前記有彩色の透光性樹脂層は、前記画素電極層と重畳すると共に前記酸化物半導体層を被覆するように設けられていることを特徴とする液晶表示装置。 10

【請求項 2】

ゲート電極層と重畳する酸化物半導体層をチャネル形成領域とする薄膜トランジスタと、平板状の第1の電極層と、開口パターンを有する第2の電極層と、前記薄膜トランジスタ及び前記第2の電極層の間に設けられた層間膜と、
前記層間膜、前記第1の電極層及び前記第2の電極層上に液晶層とを有し、
前記第1の電極層及び前記第2の電極層のどちらか一方は前記薄膜トランジスタと電気的に接続する画素電極層であり、他方は共通電極層であり、
前記層間膜は前記酸化物半導体層よりも光透過率が低い有彩色の透光性樹脂層及び遮光層を含み、
前記遮光層は前記酸化物半導体層を被覆するように設けられ、
前記有彩色の透光性樹脂層は前記画素電極層と重畳するように設けられていることを特徴とする液晶表示装置。 20

【請求項 3】

請求項2において、前記遮光層は黒色樹脂であることを特徴とする液晶表示装置。

【請求項 4】

請求項1乃至3のいずれか一項において、前記有彩色の透光性樹脂層の色は複数色の種類があり、各画素ごとにいずれか一色の透光性樹脂が形成されていることを特徴とする液晶表示装置。 30

【請求項 5】

請求項1乃至4のいずれか一項において、前記薄膜トランジスタの上方に前記液晶層を介して遮光層が設けられることを特徴とする液晶表示装置。

【請求項 6】

請求項1乃至5のいずれか一項において、前記第1の電極層と前記第2の電極層とは層間膜を介して積層されることを特徴とする液晶表示装置。

【請求項 7】

請求項1乃至5のいずれか一項において、前記第1の電極層及び前記第2の電極層は前記層間膜上に絶縁膜を介して積層されることを特徴とする液晶表示装置。 40

【請求項 8】

請求項1乃至7のいずれか一項において、前記第2の電極層は櫛歯状であることを特徴とする液晶表示装置。

【請求項 9】

請求項1乃至8のいずれか一項において、前記酸化物半導体層は、インジウム、ガリウム、又は亜鉛を含むことを特徴とする液晶表示装置。

【請求項 10】

請求項1乃至9のいずれか一項において、前記液晶層は、ブルー相を示す液晶材料を含むことを特徴とする液晶表示装置。

【請求項 11】

請求項1乃至10のいずれか一項において、前記液晶層は、カイラル剤を含むことを特徴とする液晶表示装置。 50

【請求項 1 2】

請求項 1 乃至 1 1 のいずれか一項において、前記液晶層は、光硬化樹脂及び光重合開始剤を有することを特徴とする液晶表示装置。

【発明の詳細な説明】**【技術分野】****【0 0 0 1】**

酸化物半導体を用いる液晶表示装置及びその作製方法に関する。

【背景技術】**【0 0 0 2】**

液晶表示装置に代表されるように、ガラス基板等の平板に形成される薄膜トランジスタは、アモルファスシリコン、多結晶シリコンによって作製されている。アモルファスシリコンを用いた薄膜トランジスタは、電界効果移動度が低いもののガラス基板の大面積化に対応することができ、一方、多結晶シリコンを用いた薄膜トランジスタは電界効果移動度が高いものの、レーザアニール等の結晶化工程が必要であり、ガラス基板の大面積化には必ずしも適応しないといった特性を有している。

【0 0 0 3】

これに対し、酸化物半導体を用いて薄膜トランジスタを作製し、電子デバイスや光デバイスに応用する技術が注目されている。例えば、酸化物半導体膜として酸化亜鉛、In-Ga-Zn-O 系酸化物半導体を用いて薄膜トランジスタを作製し、画像表示装置のスイッチング素子などに用いる技術が特許文献 1 及び特許文献 2 で開示されている。

【0 0 0 4】

酸化物半導体にチャネル形成領域を設ける薄膜トランジスタは、アモルファスシリコンを用いた薄膜トランジスタよりも高い電界効果移動度が得られている。酸化物半導体膜はスパッタリング法などによって 300 以下の温度で膜形成が可能であり、多結晶シリコンを用いた薄膜トランジスタよりも製造工程が簡単である。

【0 0 0 5】

酸化物半導体は、可視光領域の波長の光を透過する透明半導体のため、表示装置の画素に用いることによって、高開口化が可能と言われている。

【0 0 0 6】

このような酸化物半導体を用いてガラス基板、プラスチック基板等に薄膜トランジスタを形成し、表示装置への応用が期待されている。

【先行技術文献】**【特許文献】****【0 0 0 7】**

【特許文献 1】特開 2007-123861 号公報

【特許文献 2】特開 2007-96055 号公報

【発明の概要】**【発明が解決しようとする課題】****【0 0 0 8】**

従って、酸化物半導体を用いた薄膜トランジスタに適した液晶表示装置を提供することを目的とする。

【課題を解決するための手段】**【0 0 0 9】**

酸化物半導体層を含む薄膜トランジスタを有する液晶表示装置において、少なくとも該酸化物半導体層を覆う層間膜に、透過する可視光の光強度を減衰させる機能を有する膜を用いる。透過する可視光の光強度を減衰させる機能を有する膜は、酸化物半導体層よりも可視光の光透過率が低い膜である。透過する可視光の光強度を減衰させる機能を有する膜としては、着色層を用いることができ、有彩色の透光性樹脂層を用いるとよい。また、有彩色の透光性樹脂層及び遮光層を含む層間膜とし、透過する可視光の光強度を減衰させる機

10

20

30

40

50

能を有する膜として遮光層を用いてもよい。

【0010】

薄膜トランジスタ上に設ける層間膜として、有彩色の透光性樹脂層の着色層を用いると、画素の開口率を低下させることなく薄膜トランジスタの半導体層へ入射する光の強度を減衰させることができ、酸化物半導体の光感度による薄膜トランジスタの電気特性の変動を防止し安定化する効果を得られる。また、有彩色の透光性樹脂層は、カラーフィルタ層として機能させることができる。カラーフィルタ層を対向基板側に設ける場合、薄膜トランジスタが形成される素子基板との、正確な画素領域の位置合わせが難しく画質を損なう恐れがあるが、層間膜をカラーフィルタ層として直接素子基板側に形成するのでより精密な形成領域の制御ができ、微細なパターンの画素にも対応することができる。また、層間膜とカラーフィルタ層を同一の絶縁層で兼ねるので、工程が簡略化しより低コストで液晶表示装置を作製可能となる。

10

【0011】

また、広い視野角を実現する技術として、基板に概略平行（すなわち水平な方向）な電界を生じさせて、基板と平行な面内で液晶分子を動かして、階調を制御する方式を用いる。このような方式として、FFS（Fring e Field Switching）モードで用いる電極構成が適用できる。

20

【0012】

FFSモードなどに示される横電界モードは、液晶層の下方に平板状の第1の電極層（例えば各画素別に電圧が制御される画素電極層）、及びその電極の上方に重なるように開口パターンを有する第2の電極層（例えば全画素に共通の電圧が供給される共通電極層）を配置する。画素電極層と共通電極層との間に電界を加えることで、液晶を制御する。液晶には水平方向の電界が加わるため、その電界を用いて液晶分子を制御できる。つまり、液晶分子を基板と平行な方向で制御できるため、視野角が広くなる。従って、視野角特性を改善し、より高画質な液晶表示装置を提供することができる。

20

【0013】

有彩色は、黒、灰、白などの無彩色を除く色であり、有彩色の透光性樹脂層はカラーフィルタとして機能させるため、その着色された有彩色の光のみを透過する材料で形成される。有彩色としては、赤色、緑色、青色などを用いることができる。また、シアン、マゼンダ、イエロー（黄）などを用いてもよい。着色された有彩色の光のみを透過するとは、有彩色の透光性樹脂層において透過する光は、その有彩色の光の波長にピークを有するということである。

30

【0014】

有彩色の透光性樹脂層は、カラーフィルタ層として機能させるため、含ませる着色材料の濃度と光の透過率の関係に考慮して、最適な膜厚を適宜制御するとよい。層間膜を複数の薄膜で積層する場合、少なくとも一層が有彩色の透光性樹脂層であれば、カラーフィルタとして機能させることができる。

30

【0015】

有彩色の色によって膜厚が異なる場合や薄膜トランジスタに起因する凹凸を有する場合は、可視光領域の波長の光を透過する（いわゆる無色透明）絶縁層を積層し、層間膜表面を平坦化してもよい。層間膜の平坦性を高めるとその上に形成される画素電極層や共通電極層の被覆性もよく、かつ液晶層のギャップ（膜厚）を均一にすることができるため、より液晶表示装置の視認性を向上させ、高画質化が可能になる。

40

【0016】

薄膜トランジスタ上に設ける層間膜として遮光層（ブラックマトリクス）を用いると、遮光層は薄膜トランジスタの半導体層への光の入射を遮断することができるため、酸化物半導体の光感度による薄膜トランジスタの電気特性の変動を防止し安定化する効果がある。また、遮光層は隣り合う画素への光漏れを防止することもできるため、より高コントラスト及び高精細な表示を行うことが可能になる。よって、液晶表示装置の高精細、高信頼性を達成することができる。

50

【0017】

よって、素子層、画素電極層、共通電極層、及び層間膜（有彩色の透光性樹脂層）が同一基板に形成され、液晶層を介して対向する基板によって封止される構造となる。画素電極層と共通電極層とは絶縁膜（又は層間膜）を介して積層するように配置される。画素電極層及び共通電極層のいずれか一方は、下方（液晶層により遠い側）に形成され、かつ平板状であり、他方は上方（液晶層により近い側）に形成され、かつ様々な開口パターンを有し、屈曲部や枝分かれした櫛歯状を含む形状である。本明細書では、液晶層より遠い（素子基板により近い）下層に形成される電極層を第1の電極層といい、該第1の電極層を平板状の電極層とする。一方、液晶層に近い（素子基板からより遠い）上層に形成される電極層を第2の電極層といい、該第2の電極層は開口パターン（スリット）を有する電極層とする。画素電極層及び共通電極層はその電極間に電界を発生させるため、平板状の第1の電極層と、第2の電極層の開口パターン（スリット）とは重なる配置とする。

10

【0018】

本明細書において、画素電極層及び共通電極層が有する開口パターン（スリット）とは、閉空間に開口されたパターンの他、一部開かれた櫛歯状のようなパターンも含まれるものとする。

20

【0019】

本明細書では、薄膜トランジスタ、画素電極層、共通電極層、及び層間膜が形成されている基板を素子基板（第1の基板）といい、該素子基板と液晶層を介して対向する基板を対向基板（第2の基板）という。

20

【0020】

遮光層は、液晶表示装置の対向基板側でも素子基板側にも形成することができる。よりコントラスト向上や薄膜トランジスタの安定化の効果を高めることができる。遮光層を薄膜トランジスタと対応する領域（少なくとも薄膜トランジスタの半導体層と重畳する領域）に形成すれば、対向基板から入射する光による薄膜トランジスタの電気特性の変動を防止することができる。遮光層を対向基板側に形成する場合、液晶層を介して薄膜トランジスタと対応する領域（少なくとも薄膜トランジスタの半導体層と重畳する領域）に形成すればよい。遮光層を素子基板側に形成する場合、薄膜トランジスタ上（少なくとも薄膜トランジスタの半導体層と覆う領域）に直接、又は絶縁層を介して遮光層を形成すればよい。

30

【0021】

対向基板側にも遮光層を設ける場合、薄膜トランジスタの半導体層が遮光性の配線層や電極層などによって素子基板からの光も対向基板からの光も遮断できる場合もあるので、必ずしも遮光層を、薄膜トランジスタを覆うように形成しなくてもよい。

40

【0022】

本明細書で開示する発明の構成の一形態は、ゲート電極層と重畳する酸化物半導体層をチャネル形成領域とする薄膜トランジスタと、平板状の第1の電極層と、開口パターンを有する第2の電極層と、前記薄膜トランジスタ及び前記第2の電極層の間に設けられた層間膜と、前記層間膜、前記第1の電極層及び前記第2の電極層上に液晶層とを有し、前記第1の電極層及び前記第2の電極層のどちらか一方は前記薄膜トランジスタと電気的に接続する画素電極層であり、他方は共通電極層であり、前記層間膜は前記酸化物半導体層よりも光透過率が低い有彩色の透光性樹脂層であり、前記有彩色の透光性樹脂層は、前記画素電極層と重畳すると共に前記酸化物半導体層を被覆するように設けられている。

40

【0023】

本明細書で開示する発明の構成の他の一形態は、ゲート電極層と重畳する酸化物半導体層をチャネル形成領域とする薄膜トランジスタと、平板状の第1の電極層と、開口パターンを有する第2の電極層と、前記薄膜トランジスタ及び前記第2の電極層の間に設けられた層間膜と、前記層間膜、前記第1の電極層及び前記第2の電極層上に液晶層とを有し、前記第1の電極層及び前記第2の電極層のどちらか一方は前記薄膜トランジスタと電気的に接続する画素電極層であり、他方は共通電極層であり、前記層間膜は前記酸化物半導体層よりも光透過率が低い有彩色の透光性樹脂層及び遮光層を含み、前記遮光層は前記酸化物

50

半導体層を被覆するように設けられ、前記有彩色の透光性樹脂層は前記画素電極層と重畳するように設けられている。

【0024】

本明細書において、液晶表示装置は光源の光を透過することによって表示を行う透過型の液晶表示装置である（又は半透過型の液晶表示装置）の場合、少なくとも画素領域において光を透過させる必要がある。よって光が透過する画素領域に存在する第1の基板、第2の基板、素子層に含まれる画素電極層、共通電極層、他絶縁膜、導電膜などの薄膜はすべて可視光の波長領域の光に対して透光性とする。

【0025】

なお、第1、第2として付される序数詞は便宜上用いるものであり、工程順又は積層順を示すものではない。また、本明細書において発明を特定するための事項として固有の名称を示すものではない。

10

【0026】

なお、本明細書中において半導体装置とは、半導体特性を利用して機能しうる装置全般を指し、電気光学装置、半導体回路および電子機器は全て半導体装置である。

【発明の効果】

【0027】

酸化物半導体層でチャネルを形成する薄膜トランジスタを有する液晶表示装置において、少なくとも該酸化物半導体層を覆う層間膜を、透過する可視光の光強度を減衰させる材質で形成することで、開口率を損なうことなく、当該薄膜トランジスタの動作特性を安定化させることができる。

20

【0028】

また、視野角特性を改善し、より高画質な液晶表示装置を提供することができる。

【図面の簡単な説明】

【0029】

【図1】液晶表示装置を説明する図。

30

【図2】液晶表示装置の作製方法を説明する図。

【図3】液晶表示装置を説明する図。

【図4】液晶表示装置を説明する図。

【図5】液晶表示装置を説明する図。

【図6】液晶表示装置を説明する図。

【図7】液晶表示装置を説明する図。

【図8】液晶表示装置の電極層を説明する図。

【図9】液晶表示装置を説明する図。

【図10】液晶表示装置を説明する図。

【図11】液晶表示装置を説明する図。

【図12】液晶表示装置を説明する図。

【図13】テレビジョン装置およびデジタルフォトフレームの例を示す外観図。

【図14】遊技機の例を示す外観図。

40

【図15】携帯電話機の一例を示す外観図。

【図16】液晶表示モジュールを説明する図。

【図17】液晶表示装置を説明する図。

【発明を実施するための形態】

【0030】

実施の形態について、図面を用いて詳細に説明する。但し、以下の説明に限定されず、趣旨及びその範囲から逸脱することなくその形態及び詳細を様々に変更し得ることは当業者であれば容易に理解される。従って、以下に示す実施の形態の記載内容に限定して解釈されるものではない。なお、以下に説明する構成において、同一部分又は同様な機能を有する部分には同一の符号を異なる図面間で共通して用い、その繰り返しの説明は省略する。

【0031】

50

(実施の形態 1)

液晶表示装置を、図 1 を用いて説明する。

【0032】

図 1 (A) は液晶表示装置の平面図であり 1 画素分の画素を示している。図 1 (B) は図 1 (A) の線 X 1 - X 2 における断面図である。

【0033】

図 1 (A) において、複数のソース配線層 (配線層 405a を含む) が互いに平行 (図中上下方向に延伸) かつ互いに離間した状態で配置されている。複数のゲート配線層 (ゲート電極層 401 を含む) は、ソース配線層に略直交する方向 (図中左右方向) に延伸し、かつ互いに離間するように配置されている。共通配線層 (共通電極層) は、複数のゲート配線層それぞれに隣接する位置に配置されており、ゲート配線層に概略平行な方向、つまり、ソース配線層に概略直交する方向 (図中左右方向) に延伸している。ソース配線層と、共通配線層 (共通電極層) 及びゲート配線層とによって、略長方形の空間が囲まれているが、この空間に液晶表示装置の画素電極層及び共通電極層が配置されている。画素電極層を駆動する薄膜トランジスタ 420 は、図中左上の角に配置されている。画素電極層及び薄膜トランジスタは、マトリクス状に複数配置されている。

10

【0034】

図 1 の液晶表示装置において、薄膜トランジスタ 420 に電気的に接続する第 2 の電極層 446 が画素電極層として機能し、共通配線層と電気的に接続する第 1 の電極層 447 が共通電極層として機能する。なお、図 1 に示すように第 1 の電極層 447 は画素において、共通配線層も兼ねてあり、隣り合う画素間は共通電極層 409 によって電気的に接続されている。なお、画素電極層と共通電極層によって容量が形成されている。共通電極層とはフロー・タイミング状態 (電気的に孤立した状態) として動作させることも可能だが、固定電位、好ましくはコモン電位 (データとして送られる画像信号の中間電位) 近傍でフリッカーの生じないレベルに設定してもよい。

20

【0035】

基板に概略平行 (すなわち水平な方向) な電界を生じさせて、基板と平行な面内で液晶分子を動かして、階調を制御する方式を用いる。このような方式として、図 1 に示すような FFS モードで用いる電極構成が適用できる。

30

【0036】

FFS モードなどに示される横電界モードは、液晶層の下方に平板状の第 1 の電極層 (例えば各画素別に電圧が制御される画素電極層) 、及びさらにその開口パターンの下方に開口パターンを有する第 2 の電極層 (例えば全画素に共通の電圧が供給される共通電極層) を配置する。よって第 1 の基板 200 上には、一方が画素電極層であり、他方が共通電極層である第 1 の電極層及び第 2 の電極層が形成され、画素電極層と共通電極層とは絶縁膜 (又は層間絶縁層) を介して積層するように配置される。画素電極層及び共通電極層のいずれか一方は、下方に形成され、かつ平板状であり、他方は上方に形成され、かつ様々な開口パターンを有し、屈曲部や枝分かれした櫛歯状を含む形状である。第 1 の電極層 447 及び第 2 の電極層 446 はその電極間に電界を発生させるため、同形状で重ならない配置とする。

40

【0037】

本明細書では、液晶層より遠い (素子基板により近い) 下層に形成される電極層を第 1 の電極層といい、該第 1 の電極層を平板状の電極層とする。一方、液晶層に近い (素子基板からより遠い) 上層に形成される電極層を第 2 の電極層といい、該第 2 の電極層は開口パターン (スリット) を有する電極層とする。画素電極層及び共通電極層はその電極間に電界を発生させるため、平板状の第 1 の電極層と、第 2 の電極層の開口パターン (スリット) とは重なる配置とする。なお、図 2 では画素電極層及び共通電極層は省略しているだけである。

【0038】

画素電極層と共通電極層との間に電界を加えることで、液晶を制御する。液晶には水平方

50

向の電界が加わるため、その電界を用いて液晶分子を制御できる。つまり、基板と平行に配向している液晶分子を、基板と平行な方向で制御できるため、視野角が広くなる。

【0039】

第1の電極層447及び第2の電極層446の例を図8に示す。図8(A)乃至(D)のように、第1の電極層447a乃至447dと第2の電極層446a乃至446dとは重なるように配置され、第1の電極層447a乃至447dと第2の電極層446a乃至446dとの間には絶縁膜を形成し、異なる膜上に第1の電極層447a乃至447dと第2の電極層446a乃至446dとをそれぞれ形成する。

【0040】

図8(A)乃至(D)の上面図に示すように、第1の電極層447a乃至447d上に様々なパターンに形成された第2の電極層446a乃至446dが形成されており、図8(A)では第1の電極層447a上の第2の電極層446aは屈曲したくの字形状であり、図8(B)では第1の電極層447b上の第2の電極層446bは同心円状の形状であり、図8(C)では第1の電極層447c上の第2の電極層446cは櫛歯状で電極同士がかみ合うような形状であり、図8(D)では第1の電極層447d上の第2の電極層446dは櫛歯状の形状である。

【0041】

薄膜トランジスタ420は逆スタガ型の薄膜トランジスタであり、絶縁表面を有する基板である第1の基板441上に、ゲート電極層401、ゲート絶縁層402、半導体層403、ソース領域又はドレイン領域として機能するn⁺層404a、404b、ソース電極層又はドレイン電極層として機能する配線層405a、405bを含む。第1の電極層447は第1の基板441上にゲート電極層401と同レイヤーに形成され、画素において平板状の電極層である。

【0042】

薄膜トランジスタ420を覆い、半導体層403に接する絶縁膜407が設けられている。絶縁膜407上に層間膜413が設けられ、層間膜413上に開口パターンを有する第2の電極層446が形成されている。よって、第1の電極層447と第2の電極層446とは間にゲート絶縁層402、絶縁膜407、層間膜413を挟んで重なるように配置されている。

【0043】

図1の液晶表示装置は、層間膜413に、透過する可視光の光強度を減衰させる機能を有する膜として、有彩色の透光性樹脂層417を用いる。有彩色の透光性樹脂層417の可視光の光透過率は、酸化物半導体層である半導体層403の可視光の光透過率より低い。

【0044】

薄膜トランジスタ420上に設ける層間膜413として、有彩色の透光性樹脂層417の着色層を用いると、画素の開口率を低下させることなく薄膜トランジスタ420の半導体層403へ入射する光の強度を減衰させることができ、酸化物半導体の光感度による薄膜トランジスタ420の電気特性の変動を防止し安定化する効果を得られる。また、有彩色の透光性樹脂層417は、カラーフィルタ層として機能させることができる。カラーフィルタ層を対向基板側に設ける場合、薄膜トランジスタが形成される素子基板との、正確な画素領域の位置合わせが難しく画質を損なう恐れがあるが、層間膜をカラーフィルタ層として直接素子基板側に形成するのでより精密な形成領域の制御ができ、微細なパターンの画素にも対応することができる。また、層間膜とカラーフィルタ層を同一の絶縁層で兼ねるので、工程が簡略化しより低コストで液晶表示装置を作製可能となる。

【0045】

有彩色は、黒、灰、白などの無彩色を除く色であり、着色層はカラーフィルタとして機能させるため、その着色された有彩色の光のみを透過する材料で形成される。有彩色としては、赤色、緑色、青色などを用いることができる。また、シアン、マゼンダ、イエロー(黄)などを用いてもよい。着色された有彩色の光のみを透過するとは、着色層において透過する光は、その有彩色の光の波長にピークを有するということである。

10

20

30

40

50

【0046】

有彩色の透光性樹脂層は、着色層（カラーフィルタ）として機能させるため、含ませる着色材料の濃度と光の透過率の関係に考慮して、最適な膜厚を適宜制御するとよい。層間膜を複数の薄膜で積層する場合、少なくとも一層が有彩色の透光性樹脂層であれば、カラーフィルタとして機能させることができる。

【0047】

有彩色の色によって有彩色の透光性樹脂層の膜厚が異なる場合や、遮光層、薄膜トランジスタに起因する凹凸を有する場合は、可視光領域の波長の光を透過する（いわゆる無色透明）絶縁層を積層し、層間膜表面を平坦化してもよい。層間膜の平坦性を高めるとその上に形成される画素電極層や共通電極層の被覆性もよく、かつ液晶層のギャップ（膜厚）を均一にすることができるため、より液晶表示装置の視認性を向上させ、高画質化が可能になる。

10

【0048】

有彩色の透光性樹脂層417としては、透光性の有機樹脂、有彩色の顔料、染料を用いることができ、有機樹脂に顔料、又は染料などを混合させて用いればよい。透光性の有機樹脂としては、感光性、又は非感光性の樹脂を用いることができる。感光性の有機樹脂層を用いるとレジストマスク数を削減することができるため、工程が簡略化し好ましい。また、層間膜に形成するコンタクトホールも曲率を有する開口形状となるために、コンタクトホールに形成される電極層などの膜の被覆性も向上させることができる。

20

【0049】

層間膜413（有彩色の透光性樹脂層417）の形成法は、特に限定されず、その材料に応じて、スピンドルコート、ディップ、スプレー塗布、液滴吐出法（インクジェット法、スクリーン印刷、オフセット印刷等）などの湿式法を用い、必要に応じてエッチング法（ドライエッティング又はウェットエッティング）により所望のパターンに加工すればよい。

【0050】

第1の電極層447及び第2の電極層446上には液晶層444が設けられ、対向基板である第2の基板442で封止されている。

30

【0051】

第1の基板441及び第2の基板442は透光性基板であり、それぞれ外側（液晶層444と反対側）に偏光板443a、443bが設けられている。

【0052】

第1の電極層447及び第2の電極層446は、酸化タンクステンを含むインジウム酸化物、酸化タンクステンを含むインジウム亜鉛酸化物、酸化チタンを含むインジウム酸化物、酸化チタンを含むインジウム錫酸化物、インジウム錫酸化物（以下、ITOと示す。）、インジウム亜鉛酸化物、酸化ケイ素を添加したインジウム錫酸化物などの透光性を有する導電性材料を用いることができる。

40

【0053】

また、第1の電極層447及び第2の電極層446として、導電性高分子（導電性ポリマーともいう）を含む導電性組成物を用いて形成することができる。導電性組成物を用いて形成した画素電極は、シート抵抗が10000 / 以下、波長550nmにおける透光率が70%以上であることが好ましい。また、導電性組成物に含まれる導電性高分子の抵抗率が0.1 · cm以下であることが好ましい。

40

【0054】

導電性高分子としては、いわゆる電子共役系導電性高分子が用いることができる。例えば、ポリアニリンまたはその誘導体、ポリピロールまたはその誘導体、ポリチオフェンまたはその誘導体、若しくはこれらの2種以上の共重合体などがあげられる。

【0055】

下地膜となる絶縁膜を第1の基板441と、ゲート電極層401及び第1の電極層447との間に設けてよい。下地膜は、第1の基板441からの不純物元素の拡散を防止する機能があり、窒化珪素膜、酸化珪素膜、窒化酸化珪素膜、又は酸化窒化珪素膜から選ばれ

50

た一又は複数の膜による積層構造により形成することができる。ゲート電極層401の材料は、モリブデン、チタン、クロム、タンタル、タングステン、アルミニウム、銅、ネオジム、スカンジウム等の金属材料又はこれらを主成分とする合金材料を用いて、単層で又は積層して形成することができる。ゲート電極層401に遮光性を有する導電膜を用いることで、バックライトからの光(第1の基板441から入射する光)が、半導体層403へ入射することを防止することができる。

【0056】

例えば、ゲート電極層401の2層の積層構造としては、アルミニウム層上にモリブデン層が積層された2層の積層構造、または銅層上にモリブデン層を積層した二層構造、または銅層上に窒化チタン層若しくは窒化タンタルを積層した二層構造、窒化チタン層とモリブデン層とを積層した二層構造とすることが好ましい。3層の積層構造としては、タングステン層または窒化タングステンと、アルミニウムとシリコンの合金またはアルミニウムとチタンの合金と、窒化チタンまたはチタン層とを積層した積層とすることが好ましい。

10

【0057】

ゲート絶縁層402は、プラズマCVD法又はスパッタリング法等を用いて、酸化シリコン層、窒化シリコン層、酸化窒化シリコン層又は窒化酸化シリコン層を単層で又は積層して形成することができる。また、また、ゲート絶縁層402として、有機シランガスを用いたCVD法により酸化シリコン層を形成することも可能である。有機シランガスとしては、珪酸エチル(TEOS:化学式Si(OCH₃)₄)、テトラメチルシラン(TMDS:化学式Si(CH₃)₄)、テトラメチルシクロテトラシロキサン(TMCTS)、オクタメチルシクロテトラシロキサン(OMCTS)、ヘキサメチルジシラザン(HMDS)、トリエトキシシラン(SiH(OCH₃)₃)、トリスジメチルアミノシラン(SiH(N(CH₃)₂)₃)等のシリコン含有化合物を用いることができる。

20

【0058】

半導体層403として用いる酸化物半導体膜を成膜する前に、アルゴンガスを導入してプラズマを発生させる逆スパッタを行い、ゲート絶縁層の表面に付着しているゴミを除去することが好ましい。なお、アルゴン雰囲気に代えて窒素、ヘリウムなどを用いてもよい。また、アルゴン雰囲気に酸素、水素、N₂Oなどを加えた雰囲気で行ってもよい。また、アルゴン雰囲気にCl₂、CF₄などを加えた雰囲気で行ってもよい。

30

【0059】

本明細書では酸化物半導体としてInMO₃(ZnO)_m(m>0)で表記される薄膜を好適に用いる。薄膜トランジスタ420は、InMO₃(ZnO)_m(m>0)で表記される薄膜を形成し、その薄膜を半導体層403として用いる。なお、Mは、ガリウム(Ga)、鉄(Fe)、ニッケル(Ni)、マンガン(Mn)及びコバルト(Co)から選ばれた一の金属元素又は複数の金属元素を示す。例えばMとして、Gaの場合があることの他、GaとNi又はGaとFeなど、Ga以外の上記金属元素が含まれる場合がある。また、上記酸化物半導体において、Mとして含まれる金属元素の他に、不純物元素としてFe、Niその他の遷移金属元素、又は該遷移金属の酸化物が含まれているものがある。例えば、酸化物半導体層としてIn-Ga-Zn-O系非単結晶膜を用いることができる。

40

【0060】

InMO₃(ZnO)_m(m>0)膜(層)において、Mがガリウム(Ga)である場合、本明細書においてはこの薄膜をIn-Ga-Zn-O系非単結晶膜とも呼ぶ。In-Ga-Zn-O系非単結晶膜の結晶構造は、スパッタ法で成膜した後、加熱処理を200~500、代表的には300~400で10分~100分行っても、アモルファス構造がXRD(X線回析)の分析では観察される。また、薄膜トランジスタの電気特性もゲート電圧±20Vにおいて、オンオフ比が10⁹以上、移動度が10以上のものを作製することができる。また、In₂O₃:Ga₂O₃:ZnO=1:1:1としたターゲットを用い、スパッタ法で成膜したIn-Ga-Zn-O系非単結晶膜は波長450nm以下に光感度を有する。

50

【0061】

半導体層 403 及びソース領域又はドレイン領域として機能する n^+ 層 404a、404b には、In-Ga-Zn-O 系非単結晶膜を用いることができる。 n^+ 層 404a、404b は、半導体層 403 より低抵抗な酸化物半導体層である。例えば n^+ 層 404a、404b は、n 型の導電型を有し、活性化エネルギー (E) が 0.01 eV 以上 0.1 eV 以下である。 n^+ 層 404a、404b は、In-Ga-Zn-O 系非単結晶膜であり、少なくともアモルファス成分を含んでいるものとする。 n^+ 層 404a、404b は非晶質構造の中に結晶粒 (ナノクリスタル) を含む場合がある。この n^+ 層 404a、404b 中の結晶粒 (ナノクリスタル) は直径 1 nm ~ 10 nm、代表的には 2 nm ~ 4 nm 程度である。

【0062】

n^+ 層 404a、404b を設けることにより、金属層である配線層 405a、405b と、酸化物半導体層である半導体層 403 との間を良好な接合としてショットキー接合に比べて熱的にも安定動作を有せしめる。また、チャネルのキャリアを供給する (ソース側)、またはチャネルのキャリアを安定して吸収する (ドレイン側)、または抵抗成分を配線層との界面に作らないためにも積極的に n^+ 層を設けると効果的である。また低抵抗化により、高いドレイン電圧でも良好な移動度を保持することができる。

【0063】

半導体層 403 として用いる第 1 の In-Ga-Zn-O 系非単結晶膜は、 n^+ 層 404a、404b として用いる第 2 の In-Ga-Zn-O 系非単結晶膜の成膜条件と異ならせる。例えば、第 2 の In-Ga-Zn-O 系非単結晶膜の成膜条件における酸素ガス流量とアルゴンガス流量の比よりも第 1 の In-Ga-Zn-O 系非単結晶膜の成膜条件における酸素ガス流量の占める比率が多い条件とする。具体的には、第 2 の In-Ga-Zn-O 系非単結晶膜の成膜条件は、希ガス (アルゴン、又はヘリウムなど) 霧囲気下 (または酸素ガス 10% 以下、アルゴンガス 90% 以上) とし、第 1 の In-Ga-Zn-O 系非単結晶膜の成膜条件は、酸素霧囲気下 (又は酸素ガスの流量がアルゴンガスの流量と等しいかそれ以上) とする。

【0064】

例えば、半導体層 403 として用いる第 1 の In-Ga-Zn-O 系非単結晶膜は、直径 8 インチの In、Ga、及び Zn を含む酸化物半導体ターゲット (In₂O₃ : Ga₂O₃ : ZnO = 1 : 1 : 1) を用いて、基板とターゲットの間との距離を 170 mm、圧力 0.4 Pa、直流 (DC) 電源 0.5 kW、アルゴン又は酸素霧囲気下で成膜する。なお、パルス直流 (DC) 電源を用いると、ごみが軽減でき、膜厚分布も均一となるために好ましい。第 1 の In-Ga-Zn-O 系非単結晶膜の膜厚は、5 nm ~ 200 nm とする。

【0065】

一方、 n^+ 層 404a、404b として用いる第 2 の In-Ga-Zn-O 系非単結晶膜は、In₂O₃ : Ga₂O₃ : ZnO = 1 : 1 : 1 としたターゲットを用い、成膜条件は、圧力を 0.4 Pa とし、電力を 500 W とし、成膜温度を室温とし、アルゴンガス流量 40 sccm を導入してスパッタ法により成膜する。成膜直後で大きさ 1 nm ~ 10 nm の結晶粒を含む In-Ga-Zn-O 系非単結晶膜が形成されることがある。なお、ターゲットの成分比、成膜圧力 (0.1 Pa ~ 2.0 Pa)、電力 (250 W ~ 3000 W : 8 インチ)、温度 (室温 ~ 100)、反応性スパッタの成膜条件などを適宜調節することで結晶粒の有無や、結晶粒の密度や、直径サイズは、1 nm ~ 10 nm の範囲で調節されうると言える。第 2 の In-Ga-Zn-O 系非単結晶膜の膜厚は、5 nm ~ 20 nm とする。勿論、膜中に結晶粒が含まれる場合、含まれる結晶粒のサイズが膜厚を超える大きさとならない。第 2 の In-Ga-Zn-O 系非単結晶膜の膜厚は、5 nm とする。

【0066】

スパッタ法にはスパッタ用電源に高周波電源を用いる RF スパッタ法と、DC スパッタ法があり、さらにパルス的にバイアスを与えるパルス DC スパッタ法もある。RF スパッタ法は主に絶縁膜を成膜する場合に用いられ、DC スパッタ法は主に金属膜を成膜する場合

10

20

30

40

50

に用いられる。

【0067】

また、材料の異なるターゲットを複数設置できる多元スパッタ装置もある。多元スパッタ装置は、同一チャンバーで異なる材料膜を積層成膜することも、同一チャンバーで複数種類の材料を同時に放電させて成膜することもできる。

【0068】

また、チャンバー内部に磁石機構を備えたマグネットロンスパッタ法を用いるスパッタ装置や、グロー放電を使わずマイクロ波を用いて発生させたプラズマを用いるE C Rスパッタ法を用いるスパッタ装置がある。

【0069】

また、スパッタ法を用いる成膜方法として、成膜中にターゲット物質とスパッタガス成分とを化学反応させてそれらの化合物薄膜を形成するリアクティブスパッタ法や、成膜中に基板にも電圧をかけるバイアススパッタ法もある。

【0070】

半導体層、 n^+ 層、配線層の作製工程において、薄膜を所望の形状に加工するためにエッチング工程を用いる。エッチング工程は、ドライエッチングやウェットエッチングを用いることができる。

【0071】

ドライエッチングに用いるエッチングガスとしては、塩素を含むガス（塩素系ガス、例えば塩素（ Cl_2 ）、塩化硼素（ BCl_3 ）、塩化珪素（ $SiCl_4$ ）、四塩化炭素（ CCl_4 ）など）が好ましい。

【0072】

また、フッ素を含むガス（フッ素系ガス、例えば四弗化炭素（ CF_4 ）、弗化硫黄（ SF_6 ）、弗化窒素（ NF_3 ）、トリフルオロメタン（ CHF_3 ）など）、臭化水素（ HBr ）、酸素（ O_2 ）、これらのガスにヘリウム（ He ）やアルゴン（ Ar ）などの希ガスを添加したガス、などを用いることができる。

【0073】

ドライエッチングに用いるエッチング装置としては、反応性イオンエッチング法（R I E法）を用いたエッチング装置や、E C R（E l e c t r o n C y c l o t r o n R e s o n a n c e）やI C P（I n d u c t i v e l y C o u p l e d P l a s m a）などの高密度プラズマ源を用いたドライエッチング装置を用いることができる。また、I C Pエッチング装置と比べて広い面積に渡って一様な放電が得られやすいドライエッチング装置としては、上部電極を接地させ、下部電極に13.56MHzの高周波電源を接続し、さらに下部電極に3.2MHzの低周波電源を接続したE C C P（E n h a n c e d C a p a c i t i v e l y C o u p l e d P l a s m a）モードのエッチング装置がある。このE C C Pモードのエッチング装置であれば、例えば基板として、第10世代の3mを超えるサイズの基板を用いる場合にも対応することができる。

【0074】

所望の加工形状にエッチングできるように、エッチング条件（コイル型の電極に印加される電力量、基板側の電極に印加される電力量、基板側の電極温度等）を適宜調節する。

【0075】

ウェットエッチングに用いるエッチング液としては、磷酸と酢酸と硝酸を混ぜた溶液、アンモニア過水（過酸化水素：アンモニア：水 = 5 : 2 : 2）などを用いることができる。また、I T O 0 7 N（関東化学社製）を用いてもよい。

【0076】

また、ウェットエッチング後のエッチング液はエッチングされた材料とともに洗浄によって除去される。その除去された材料を含むエッチング液の廃液を精製し、含まれる材料を再利用してもよい。当該エッチング後の廃液から酸化物半導体層に含まれるインジウム等の材料を回収して再利用することにより、資源を有効活用し低コスト化することができる。

10

20

30

40

50

【0077】

所望の加工形状にエッティングできるように、材料に合わせてエッティング条件（エッティング液、エッティング時間、温度等）を適宜調節する。

【0078】

配線層405a、405bの材料としては、Al、Cr、Ta、Ti、Mo、Wから選ばれた元素、または上述した元素を成分とする合金か、上述した元素を組み合わせた合金膜等が挙げられる。また、200～600の熱処理を行う場合には、この熱処理に耐える耐熱性を導電膜に持たせることができが好ましい。Al単体では耐熱性が劣り、また腐蝕しやすい等の問題点があるので耐熱性導電性材料と組み合わせて形成する。Alと組み合わせる耐熱性導電性材料としては、チタン(Ti)、タンタル(Ta)、タングステン(W)、モリブデン(Mo)、クロム(Cr)、Nd(ネオジム)、Sc(スカンジウム)から選ばれた元素、または上述した元素を成分とする合金か、上述した元素を組み合わせた合金膜、または上述した元素を成分とする窒化物で形成する。

10

【0079】

ゲート絶縁層402、半導体層403、n⁺層404a、404b、配線層405a、405bを大気に触れさせることなく連続的に形成してもよい。大気に触れさせることなく連続成膜することで、大気成分や大気中に浮遊する汚染不純物元素に汚染されることなく各積層界面を形成することができるので、薄膜トランジスタ特性のばらつきを低減することができる。

20

【0080】

なお、半導体層403は一部のみがエッティングされ、溝部(凹部)を有する半導体層である。

【0081】

半導体層403、n⁺層404a、404bに200～600、代表的には300～500の熱処理を行うと良い。例えば、窒素雰囲気下で350、1時間の熱処理を行う。この熱処理により半導体層403、n⁺層404a、404bを構成するIn-Ga-Zn-O系酸化物半導体の原子レベルの再配列が行われる。この熱処理(光アニール等も含む)は、半導体層403、n⁺層404a、404b中におけるキャリアの移動を阻害する歪みを解放できる点で重要である。なお、上記の熱処理を行うタイミングは、半導体層403、n⁺層404a、404bの形成後であれば特に限定されない。

30

【0082】

また、露出している半導体層403の凹部に対して酸素ラジカル処理を行ってもよい。ラジカル処理は、O₂、N₂O、酸素を含むN₂、He、Arなどの雰囲気下で行うことが好ましい。また、上記雰囲気にCl₂、CF₄を加えた雰囲気下で行ってもよい。なお、ラジカル処理は、第1の基板441側にバイアス電圧を印加せずに行うことが好ましい。

【0083】

なお、液晶表示装置に形成される薄膜トランジスタの構造は、特に限定されない。薄膜トランジスタはチャネル形成領域が一つ形成されるシングルゲート構造でも、二つ形成されるダブルゲート構造もしくは三つ形成されるトリプルゲート構造であっても良い。また、周辺駆動回路領域のトランジスタも、シングルゲート構造、ダブルゲート構造もしくはトリプルゲート構造であっても良い。

40

【0084】

薄膜トランジスタは、トップゲート型(例えば順スタガ型、コプラナ型)、ボトムゲート型(例えば、逆スタガ型、逆コプラナ型)、あるいはチャネル領域の上下にゲート絶縁膜を介して配置された2つのゲート電極層を有する、デュアルゲート型やその他の構造においても適用できる。

【0085】

また、配向膜や、偏光板、位相差板、反射防止膜などの光学フィルムなどは適宜設ける。例えば、偏光板及び位相差板による円偏光を用いてもよい。また、光源としてバックライト、サイドライトなどを用いてもよい。

50

【0086】

薄膜トランジスタ420を覆う絶縁膜407は、乾式法や湿式法で形成される無機絶縁膜、有機絶縁膜を用いることができる。例えば、CVD法やスパッタ法などを用いて得られる窒化シリコン膜、酸化シリコン膜、酸化窒化シリコン膜、酸化アルミニウム膜、酸化タンタル膜などを用いることができる。また、アクリル、ポリイミド、ベンゾシクロブテン、ポリアミド、エポキシ等の有機材料を用いることができる。また上記有機材料の他に、低誘電率材料(LOW-k材料)、シロキサン系樹脂、PSG(リンガラス)、BPSG(リンボロンガラス)等を用いることができる。

【0087】

なおシロキサン系樹脂とは、シロキサン系材料を出発材料として形成されたSi-O-Si結合を含む樹脂に相当する。シロキサン系樹脂は置換基としては有機基(例えばアルキル基やアリール基)やフルオロ基を用いても良い。また、有機基はフルオロ基を有していても良い。シロキサン系樹脂は塗布法により成膜し、焼成することによって絶縁膜407として用いることができる。

10

【0088】

なお、これらの材料で形成される絶縁膜を複数積層させることで、絶縁膜407を形成してもよい。例えば、無機絶縁膜上に有機樹脂膜を積層する構造としてもよい。

【0089】

液晶層444の液晶材料としては、種々の液晶を用いることができ、リオトロピック液晶、サーモトロピック液晶、低分子液晶、高分子液晶、ディスコチック液晶、強誘電液晶、反強誘電液晶等を適宜選択して用いればよい。

20

【0090】

本明細書において、液晶表示装置は光源の光を透過することによって表示を行う透過型の液晶表示装置である(又は半透過型の液晶表示装置)の場合、少なくとも画素領域において光を透過させる必要がある。よって光が透過する画素領域に存在する第1の基板、第2の基板、素子層に含まれる画素電極層、共通電極層、他絶縁膜、導電膜などの薄膜はすべて可視光の波長領域の光に対して透光性とする。

【0091】

第1の基板441、第2の基板442にはバリウムホウケイ酸ガラスやアルミニノホウケイ酸ガラスなどのガラス基板、石英基板、プラスチック基板などを用いることができる。

30

【0092】

また、多階調マスクにより形成した複数(代表的には二種類)の厚さの領域を有するレジストマスクを用いると、レジストマスクの数を減らすことができるため、工程簡略化、低コスト化が図れる。

【0093】

コントラストや視野角特性を改善することで、より高画質な液晶表示装置を提供することができる。また、該液晶表示装置をより低コストで生産性よく作製することができる。

【0094】

また、薄膜トランジスタの特性を安定化し、液晶表示装置の信頼性を向上させることができる。

40

【0095】

(実施の形態2)

液晶表示装置の他の形態を図3に示す。詳細には、下層に形成される平板状の第1の電極層を画素電極層として、上層に形成される開口パターンを有する第2の電極層を共通電極層として用いる液晶表示装置の例を示す。なお、実施の形態1と同様なものに関しては同様の材料及び作製方法を適用することができ、同一部分又は同様な機能を有する部分の詳細な説明は省略する。

【0096】

図3(A)は液晶表示装置の平面図であり1画素分の画素を示している。図3(B)は図3(A)の線X1-X2における断面図である。

50

【0097】

図3(A)において、複数のソース配線層(配線層405aを含む)が互いに平行(図中上下方向に延伸)かつ互いに離間した状態で配置されている。複数のゲート配線層(ゲート電極層401を含む)は、ソース配線層に略直交する方向(図中左右方向)に延伸し、かつ互いに離間するように配置されている。共通配線層408は、複数のゲート配線層それぞれに隣接する位置に配置されており、ゲート配線層に概略平行な方向、つまり、ソース配線層に概略直交する方向(図中左右方向)に延伸している。ソース配線層と、共通配線層408及びゲート配線層とによって、略長方形の空間が囲まれているが、この空間に液晶表示装置の画素電極層及び共通電極層が配置されている。画素電極層を駆動する薄膜トランジスタ420は、図中左上の角に配置されている。画素電極層及び薄膜トランジスタは、マトリクス状に複数配置されている。

【0098】

図3の液晶表示装置において、薄膜トランジスタ420に電気的に接続する第1の電極層447が画素電極層として機能し、共通配線層と電気的に接続する第2の電極層446が共通電極層として機能する。第1の電極層447は、ゲート絶縁層402に形成されたコンタクトホールにおいて、薄膜トランジスタ420と電気的に接続されている。また、第2の電極層446は、ゲート絶縁層402、絶縁膜407、及び層間膜413に形成されたコンタクトホールにおいて共通配線層408と電気的に接続されている。なお、画素電極層と共通電極層によって容量が形成されている。

【0099】

薄膜トランジスタ420上に設ける層間膜413として、有彩色の透光性樹脂層417の着色層を用いると、画素の開口率を低下させることなく薄膜トランジスタ420の半導体層へ入射する光の強度を減衰させることができ、酸化物半導体の光感度による薄膜トランジスタの電気特性の変動を防止し安定化する効果を得られる。また、有彩色の透光性樹脂層417は、カラーフィルタ層として機能させることができる。カラーフィルタ層を対向基板側に設ける場合、薄膜トランジスタが形成される素子基板との、正確な画素領域の位置合わせが難しく画質を損なう恐れがあるが、層間膜をカラーフィルタ層として直接素子基板側に形成するのでより精密な形成領域の制御ができ、微細なパターンの画素にも対応することができる。また、層間膜とカラーフィルタ層を同一の絶縁層で兼ねるので、工程が簡略化しより低コストで液晶表示装置を作製可能となる。

【0100】

コントラストや視野角特性を改善することで、より高画質な液晶表示装置を提供することができる。また、該液晶表示装置をより低コストで生産性よく作製することができる。

【0101】

また、薄膜トランジスタの特性を安定化し、液晶表示装置の信頼性を向上させることができる。

【0102】

(実施の形態3)

液晶表示装置の他の形態を図4、図7に示す。詳細には、第1の電極層を薄膜トランジスタより上方に設ける構成例を示す。なお、実施の形態1及び実施の形態2と同様なものに関しては同様の材料及び作製方法を適用することができ、同一部分又は同様な機能を有する部分の詳細な説明は省略する。

【0103】

図4(A)、図7(A)は液晶表示装置の平面図であり1画素分の画素を示している。図4(B)、図7(B)は、図4(A)、図7(A)それぞれの線X1-X2における断面図である。

【0104】

図4(A)、図7(A)の平面図においては、実施の形態2と同様に、複数のソース配線層(配線層405aを含む)が互いに平行(図中上下方向に延伸)かつ互いに離間した状態で配置されている。複数のゲート配線層(ゲート電極層401を含む)は、ソース配線

10

20

30

40

50

層に略直交する方向（図中左右方向）に延伸し、かつ互いに離間するように配置されている。共通配線層408は、複数のゲート配線層それぞれに隣接する位置に配置されており、ゲート配線層に概略平行な方向、つまり、ソース配線層に概略直交する方向（図中左右方向）に延伸している。ソース配線層と、共通配線層408及びゲート配線層とによって、略長方形の空間が囲まれているが、この空間に液晶表示装置の画素電極層及び共通電極層が配置されている。画素電極層を駆動する薄膜トランジスタ420は、図中左上の角に配置されている。画素電極層及び薄膜トランジスタは、マトリクス状に複数配置されている。

【0105】

図4（B）、図7（B）の液晶表示装置において、薄膜トランジスタ420に電気的に接続する平板状の第1の電極層447が画素電極層として機能し、共通配線層408と電気的に接続する開口パターンを有する第2の電極層446が共通電極層として機能する。

10

【0106】

図4においては、第1の電極層447が絶縁膜407上に形成されており、第1の電極層447上には層間膜413が積層され、層間膜413上に第2の電極層446が形成されている。なお、図4においては、第1の電極層と共通電極層とによって容量が形成されている。

【0107】

図7においては、第1の電極層447が層間膜413上に形成されており、第1の電極層447上には絶縁膜416が積層され、絶縁膜416上に第2の電極層446が形成されている。なお、図7においては、第1の電極層と共通電極層とによって容量が形成されている。

20

【0108】

薄膜トランジスタ420上に設ける層間膜413として、有彩色の透光性樹脂層417の着色層を用いると、画素の開口率を低下させることなく薄膜トランジスタ420の半導体層403へ入射する光の強度を減衰させることができ、酸化物半導体の光感度による薄膜トランジスタ420の電気特性の変動を防止し安定化する効果を得られる。また、有彩色の透光性樹脂層417は、カラーフィルタ層として機能させることができる。カラーフィルタ層を対向基板側に設ける場合、薄膜トランジスタが形成される素子基板との、正確な画素領域の位置合わせが難しく画質を損なう恐れがあるが、層間膜をカラーフィルタ層として直接素子基板側に形成するのでより精密な形成領域の制御ができ、微細なパターンの画素にも対応することができる。また、層間膜とカラーフィルタ層を同一の絶縁層で兼ねるので、工程が簡略化しより低コストで液晶表示装置を作製可能となる。

30

【0109】

コントラストや視野角特性を改善することで、より高画質な液晶表示装置を提供することができる。また、該液晶表示装置をより低コストで生産性よく作製することができる。

【0110】

また、薄膜トランジスタの特性を安定化し、液晶表示装置の信頼性を向上させることができる。

40

【0111】

（実施の形態4）

遮光層（ブラックマトリクス）を有する液晶表示装置を、図5を用いて説明する。

【0112】

図5に示す液晶表示装置は、実施の形態1の図1（A）（B）で示す液晶表示装置において、対向基板である第2の基板442側にさらに遮光層414を形成する例である。よって、実施の形態1と同様なものに関しては同様の材料及び作製方法を適用することができ、同一部分又は同様な機能を有する部分の詳細な説明は省略する。

【0113】

図5（A）は液晶表示装置の平面図であり、図5（B）は図5（A）の線X1-X2の断面図である。なお、図5（A）の平面図では素子基板側のみ図示しており、対向基板側の

50

記載は省略している。

【0114】

第2の基板442の液晶層444側に、遮光層414が形成され、平坦化膜として絶縁層415が形成されている。遮光層414は、液晶層444を介して薄膜トランジスタ420と対応する領域（薄膜トランジスタの半導体層と重畳する領域）に形成することが好ましい。遮光層414が薄膜トランジスタ420の少なくとも半導体層403上方を覆うように配置されるように、第1の基板441及び第2の基板442は液晶層444を挟持して固着される。

【0115】

遮光層414の可視光の光透過率は、酸化物半導体層である半導体層403の可視光の光透過率より低い。

【0116】

遮光層414は、光を反射、又は吸収し、遮光性を有する材料を用いる。例えば、黒色の有機樹脂を用いることができ、感光性又は非感光性のポリイミドなどの樹脂材料に、顔料系の黒色樹脂やカーボンブラック、チタンブラック等を混合させて形成すればよい。また、遮光性の金属膜を用いることもでき、例えばクロム、モリブデン、ニッケル、チタン、コバルト、銅、タングステン、又はアルミニウムなどを用いればよい。

【0117】

遮光層414の形成方法は特に限定されず、材料に応じて、蒸着法、スパッタ法、CVD法などの乾式法、又はスピンコート、ディップ、スプレー塗布、液滴吐出法（インクジェット法、スクリーン印刷、オフセット印刷等）などの湿式法を用い、必要に応じてエッチング法（ドライエッチング又はウェットエッチング）により所望のパターンに加工すればよい。

【0118】

絶縁層415もアクリルやポリイミドなどの有機樹脂などを用いて、スピンコートや各種印刷法などの塗布法で形成すればよい。

【0119】

このようにさらに対向基板側に遮光層414を設けると、よりコントラスト向上や薄膜トランジスタの安定化の効果を高めることができる。遮光層414は薄膜トランジスタ420の半導体層403への光の入射を遮断することができるため、酸化物半導体の光感度による薄膜トランジスタ420の電気特性の変動を防止しより安定化させる。また、遮光層414は隣り合う画素への光漏れを防止することもできるため、より高コントラスト及び高精細な表示を行うことが可能になる。よって、液晶表示装置の高精細、高信頼性を達成することができる。

【0120】

コントラストや視野角特性を改善することで、より高画質な液晶表示装置を提供することができる。また、該液晶表示装置をより低コストで生産性よく作製することができる。

【0121】

また、薄膜トランジスタの特性を安定化し、液晶表示装置の信頼性を向上させることができる。

【0122】

本実施の形態は、他の実施の形態に記載した構成と適宜組み合わせて実施することが可能である。

【0123】

（実施の形態5）

遮光層（ブラックマトリクス）を有する液晶表示装置を、図6を用いて説明する。

【0124】

透過する可視光の光強度を減衰させる機能を有する膜としては、遮光層となる着色層も用いることができる。図6に示す液晶表示装置は、実施の形態1の図1（A）（B）で示す液晶表示装置において、素子基板である第1の基板441側に層間膜413の一部として

10

20

30

40

50

遮光層 414 を形成する例である。よって、実施の形態 1 と同様なものに関しては同様の材料及び作製方法を適用することができ、同一部分又は同様な機能を有する部分の詳細な説明は省略する。

【 0125 】

図 6 (A) は液晶表示装置の平面図であり、図 6 (B) は図 6 (A) の線 X1-X2 の断面図である。なお、図 6 (A) の平面図では素子基板側のみ図示しており、対向基板側の記載は省略している。

【 0126 】

層間膜 413 は遮光層 414 及び有彩色の透光性樹脂層 417 を含む。遮光層 414 は、素子基板である第 1 の基板 441 側に設けられており、薄膜トランジスタ 420 上 (少なくとも薄膜トランジスタの半導体層と覆う領域) に絶縁膜 407 を介して形成され、半導体層 403 に対する遮光層として機能する。一方、有彩色の透光性樹脂層 417 は、第 1 の電極層 447 及び第 2 の電極層 446 に重なる領域に形成され、カラーフィルタ層として機能する。図 6 (B) の液晶表示装置において、第 2 の電極層 446 の一部は、遮光層 414 上に形成され、その上に液晶層 444 が設けられている。

10

【 0127 】

遮光層 414 の可視光の光透過率は、酸化物半導体層である半導体層 403 の可視光の光透過率より低い。

【 0128 】

遮光層 414 を層間膜として用いるため、黒色の有機樹脂を用いることが好ましい。例えば、感光性又は非感光性のポリイミドなどの樹脂材料に、顔料系の黒色樹脂やカーボンブラック、チタンブラック等を混合させて形成すればよい。遮光層 414 の形成方法は材料に応じて、スピンドルコート、ディップ、スプレー塗布、液滴吐出法 (インクジェット法、スクリーン印刷、オフセット印刷等) などの湿式法を用い、又は蒸着法、スパッタ法、CVD 法などの乾式法を用い、又は、必要に応じてエッチング法 (ドライエッティング又はウエットエッティング) により所望のパターンに加工すればよい。

20

【 0129 】

遮光層を、液晶表示装置の対向基板側にさらに形成してもよい。よりコントラスト向上や薄膜トランジスタの安定化の効果を高めることができる。遮光層を対向基板側に形成する場合、液晶層を介して薄膜トランジスタと対応する領域 (少なくとも薄膜トランジスタの半導体層と重畳する領域) に形成すれば、対向基板から入射する光による薄膜トランジスタの電気特性の変動をより防止することができる。

30

【 0130 】

対向基板側に遮光層を形成する場合、薄膜トランジスタの半導体層が、遮光性の配線層や電極層などによって素子基板からの光も対向基板からの光も遮断できる場合もあるので、必ずしも遮光層を薄膜トランジスタを覆うように形成しなくてもよい。

30

【 0131 】

また、遮光層は、有彩色の透光性樹脂層の上や下に積層して設けてよい。遮光層と有彩色の透光性樹脂層の積層構造の例を図 17 に示す。図 17 (A) (B) は、素子基板である第 1 の基板 200 上に素子層 203 が形成され、素子層 203 上に層間膜 209 が形成されている。層間膜 209 は、有彩色の透光性樹脂層 204a、204b、204c 及び遮光層 205a、205b、205c、205d を含み、有彩色の透光性樹脂層 204a、204b、204c の間に遮光層 205a、205b、205c、205d がそれぞれ形成される構成である。なお、図 17 (A) (B) では含まれる画素電極層及び共通電極層は省略している。

40

【 0132 】

有彩色は複数色用いることができ、例えば図 17 の液晶表示装置においては、有彩色の透光性樹脂層 204a は赤色、有彩色の透光性樹脂層 204b は緑色、有彩色の透光性樹脂層 204c は青色の着色層とし、複数色の有彩色の透光性樹脂層を用いている。

【 0133 】

50

図17(A)(B)は、遮光層として有彩色の透光性樹脂層より膜厚の薄い薄膜を用い、有彩色の透光性樹脂層の上方、又は下方に遮光層を積層する例である。このような遮光層としては、薄膜の遮光性の無機膜(例えば金属膜)が好適である。

【0134】

図17(A)は、素子層203上に薄膜の遮光層205a、205b、205c、205dが形成され、遮光層205a、205b、205c、205dを上に有彩色の透光性樹脂層204a、204b、204cが積層されている。また、図17(B)は、素子層203上に有彩色の透光性樹脂層204a、204b、204cが形成され、有彩色の透光性樹脂層204a、204b、204c上に薄膜の遮光層205a、205b、205c、205dが積層され、遮光層205a、205b、205c、205d上にオーバーコート膜として絶縁膜211が形成されている。図17(B)のように素子層、遮光層、有彩色の透光性樹脂層は直接積層されてもよいし、それぞれの上、下、間に絶縁膜が設けられた構造であってもよい。

10

【0135】

シール材202a、202bとしては、代表的には可視光硬化性、紫外線硬化性または熱硬化性の樹脂を用いるのが好ましい。代表的には、アクリル樹脂、エポキシ樹脂、アミン樹脂などを用いることができる。また、光(代表的には紫外線)重合開始剤、熱硬化剤、フィラー、カップリング剤を含んでもよい。

20

【0136】

このように遮光層を設けると、遮光層は、画素の開口率を低下させることなく薄膜トランジスタの半導体層403への光の入射を遮断することができる、酸化物半導体の光感度による薄膜トランジスタの電気特性の変動を防止し安定化する効果を得られる。また、遮光層は隣り合う画素への光漏れを防止することもできるため、より高コントラスト及び高精細な表示を行うことが可能になる。よって、液晶表示装置の高精細、高信頼性を達成することができる。

20

【0137】

また、有彩色の透光性樹脂層417は、カラーフィルタ層として機能させることができる。カラーフィルタ層を対向基板側に設ける場合、薄膜トランジスタが形成される素子基板との、正確な画素領域の位置合わせが難しく画質を損なう恐れがあるが、層間膜に含まれる有彩色の透光性樹脂層417をカラーフィルタ層として直接素子基板側に形成するのでより精密な形成領域の制御ができる、微細なパターンの画素にも対応することができる。また、層間膜とカラーフィルタ層を同一の絶縁層で兼ねるので、工程が簡略化しより低コストで液晶表示装置を作製可能となる。

30

【0138】

コントラストや視野角特性を改善することで、より高画質な液晶表示装置を提供することができる。また、該液晶表示装置をより低コストで生産性よく作製することができる。

【0139】

また、薄膜トランジスタの特性を安定化し、液晶表示装置の信頼性を向上させることができる。

40

【0140】

本実施の形態は、他の実施の形態に記載した構成と適宜組み合わせて実施することが可能である。

【0141】

(実施の形態6)

実施の形態1乃至5において、液晶表示装置に適用できる薄膜トランジスタの他の例を示す。なお、実施の形態1乃至5と同様なものに関しては同様の材料及び作製方法を適用することができ、同一部分又は同様な機能を有する部分の詳細な説明は省略する。

【0142】

ソース電極層及びドレイン電極層と半導体層とがn+層を介さずに接する構成の薄膜トランジスタを有する液晶表示装置の例を図10に示す。

50

【0143】

図10(A)は液晶表示装置の平面図であり1画素分の画素を示している。図10(B)は、図10(A)の線V1-V2における断面図である。

【0144】

図10(A)の平面図においては、実施の形態1と同様に、複数のソース配線層(配線層405aを含む)が互いに平行(図中上下方向に延伸)かつ互いに離間した状態で配置されている。複数のゲート配線層(ゲート電極層401を含む)は、ソース配線層に略直交する方向(図中左右方向)に延伸し、かつ互いに離間するように配置されている。共通配線層(共通電極層)は、複数のゲート配線層それぞれに隣接する位置に配置されており、ゲート配線層に概略平行な方向、つまり、ソース配線層に概略直交する方向(図中左右方向)に延伸している。ソース配線層と、共通配線層(共通電極層)及びゲート配線層によって、略長方形の空間が囲まれているが、この空間に液晶表示装置の画素電極層及び共通電極層が配置されている。画素電極層を駆動する薄膜トランジスタ422は、図中左上の角に配置されている。画素電極層及び薄膜トランジスタは、マトリクス状に複数配置されている。

10

【0145】

図10の液晶表示装置において、薄膜トランジスタ422に電気的に接続する第2の電極層446が画素電極層として機能し、共通配線層と電気的に接続する第1の電極層447が共通電極層として機能する。なお、図10に示すように第1の電極層447は画素において、共通配線層も兼ねており、隣り合う画素間は共通電極層409によって電気的に接続されている。なお、画素電極層と共通電極層によって容量が形成されている。

20

【0146】

薄膜トランジスタ422、有彩色の透光性樹脂層である層間膜413、第1の電極層447、及び第2の電極層446が設けられた第1の基板441と、第2の基板442とは液晶層444を間に挟持して固着されている。

【0147】

薄膜トランジスタ422は、ソース電極層及びドレイン電極層として機能する配線層405a、405bと半導体層403とがn+層を介さずに接する構成である。

【0148】

薄膜トランジスタ422上に設ける層間膜413として、有彩色の透光性樹脂層417の着色層を用いると、画素の開口率を低下させることなく薄膜トランジスタ422の半導体層403へ入射する光の強度を減衰させることができる、酸化物半導体の光感度による薄膜トランジスタ422の電気特性の変動を防止し安定化する効果を得られる。また、有彩色の透光性樹脂層417は、カラーフィルタ層として機能させることができる。カラーフィルタ層を対向基板側に設ける場合、薄膜トランジスタが形成される素子基板との、正確な画素領域の位置合わせが難しく画質を損なう恐れがあるが、層間膜をカラーフィルタ層として直接素子基板側に形成するのでより精密な形成領域の制御ができ、微細なパターンの画素にも対応することができる。また、層間膜とカラーフィルタ層を同一の絶縁層で兼ねるので、工程が簡略化しより低コストで液晶表示装置を作製可能となる。

30

【0149】

コントラストや視野角特性を改善し、高速応答を可能にすることで、より高画質及び高性能な液晶表示装置を提供することができる。また、該液晶表示装置をより低コストで生産性よく作製することができる。

40

【0150】

また、薄膜トランジスタの特性を安定化し、液晶表示装置の信頼性を向上させることができる。

【0151】

本実施の形態は、他の実施の形態に記載した構成と適宜組み合わせて実施することができる。

【0152】

50

(実施の形態 7)

実施の形態 1 乃至 5 において、液晶表示装置に適用できる薄膜トランジスタの他の例を、図 9 を用いて説明する。

【 0 1 5 3 】

図 9 (A) は液晶表示装置の平面図であり 1 画素分の画素を示している。図 9 (B) は、図 9 (A) の線 Z 1 - Z 2 における断面図である。

【 0 1 5 4 】

図 9 (A) の平面図においては、実施の形態 1 と同様に、複数のソース配線層 (配線層 4 0 5 a を含む) が互いに平行 (図中上下方向に延伸) かつ互いに離間した状態で配置されている。複数のゲート配線層 (ゲート電極層 4 0 1 を含む) は、ソース配線層に略直交する方向 (図中左右方向) に延伸し、かつ互いに離間するように配置されている。共通配線層 (共通電極層) は、複数のゲート配線層それぞれに隣接する位置に配置されており、ゲート配線層に概略平行な方向、つまり、ソース配線層に概略直交する方向 (図中左右方向) に延伸している。ソース配線層と、共通配線層 (共通電極層) 及びゲート配線層とによって、略長方形の空間が囲まれているが、この空間に液晶表示装置の画素電極層及び共通電極層が配置されている。画素電極層を駆動する薄膜トランジスタ 4 2 1 は、図中左上の角に配置されている。画素電極層及び薄膜トランジスタは、マトリクス状に複数配置されている。

【 0 1 5 5 】

図 9 の液晶表示装置において、薄膜トランジスタ 4 2 1 に電気的に接続する第 2 の電極層 4 4 6 が画素電極層として機能し、共通配線層と電気的に接続する第 1 の電極層 4 4 7 が共通電極層として機能する。なお、図 9 に示すように第 1 の電極層 4 4 7 は画素において、共通配線層も兼ねており、隣り合う画素間は共通電極層 4 0 9 によって電気的に接続されている。なお、画素電極層と共通電極層によって容量が形成されている。

【 0 1 5 6 】

薄膜トランジスタ 4 2 1 、有彩色の透光性樹脂層である層間膜 4 1 3 、第 1 の電極層 4 4 7 、及び第 2 の電極層 4 4 6 が設けられた第 1 の基板 4 4 1 と、第 2 の基板 4 4 2 とは液晶層 4 4 4 を間に挟持して固着されている。

【 0 1 5 7 】

薄膜トランジスタ 4 2 1 はボトムゲート型の薄膜トランジスタであり、絶縁表面を有する基板である第 1 の基板 4 4 1 上に、ゲート電極層 4 0 1 、ゲート絶縁層 4 0 2 、ソース電極層又はドレイン電極層として機能する配線層 4 0 5 a 、 4 0 5 b 、ソース領域又はドレイン領域として機能する n^+ 層 4 0 4 a 、 4 0 4 b 、及び半導体層 4 0 3 を含む。また、薄膜トランジスタ 4 2 1 を覆い、半導体層 4 0 3 に接する絶縁膜 4 0 7 が設けられている。半導体層 4 0 3 及び n^+ 層 4 0 4 a 、 4 0 4 b は、 In - Ga - Zn - O 系非単結晶膜を用いる。このような構造の薄膜トランジスタ 4 2 1 は、移動度 $20 \text{ cm}^2 / \text{V s}$ 以上、 S 値 $0.4 \text{ V} / \text{dec}$ 以下の特性が得られる。よって高速動作が可能となり、シフトレジストなどの駆動回路 (ソースドライバー又はゲートドライバー) を画素部と同一基板上に形成することができる。

【 0 1 5 8 】

なお、半導体層 4 0 3 をスパッタ法により成膜する前に、ゲート絶縁層 4 0 2 、配線層 4 0 5 a 、 4 0 5 b にアルゴンガスを導入してプラズマを発生させる逆スパッタを行い、表面に付着しているゴミを除去することが好ましい。

【 0 1 5 9 】

半導体層 4 0 3 及び n^+ 層 4 0 4 a 、 4 0 4 b に、 $200 \sim 600$ 、代表的には $300 \sim 500$ の熱処理を行うと良い。例えば、窒素雰囲気下で 350 、 1 時間の熱処理を行う。この熱処理を行うタイミングは、半導体層 4 0 3 及び n^+ 層 4 0 4 a 、 4 0 4 b に用いる酸化物半導体膜の形成後であれば特に限定されない。

【 0 1 6 0 】

また、半導体層 4 0 3 に対して酸素ラジカル処理を行ってもよい。

10

20

30

40

50

【0161】

薄膜トランジスタ421は、薄膜トランジスタ421を含む領域全てにおいてゲート絶縁層402が存在し、ゲート絶縁層402と絶縁表面を有する基板である第1の基板441の間にゲート電極層401が設けられている。ゲート絶縁層402上には配線層405a、405b、及びn⁺層404a、404bが設けられている。そして、ゲート絶縁層402、配線層405a、405b、及びn⁺層404a、404b上に半導体層403が設けられている。また、図示しないが、ゲート絶縁層402上には配線層405a、405bに加えて配線層を有し、該配線層は半導体層403の外周部より外側に延在している。

【0162】

薄膜トランジスタ421上に設ける層間膜413として、有彩色の透光性樹脂層417の着色層を用いると、画素の開口率を低下させることなく薄膜トランジスタ421の半導体層403へ入射する光の強度を減衰させることができ、酸化物半導体の光感度による薄膜トランジスタ421の電気特性の変動を防止し安定化する効果を得られる。また、有彩色の透光性樹脂層417は、カラーフィルタ層として機能させることができる。カラーフィルタ層を対向基板側に設ける場合、薄膜トランジスタが形成される素子基板との、正確な画素領域の位置合わせが難しく画質を損なう恐れがあるが、層間膜をカラーフィルタ層として直接素子基板側に形成するのでより精密な形成領域の制御ができ、微細なパターンの画素にも対応することができる。また、層間膜とカラーフィルタ層を同一の絶縁層で兼ねるので、工程が簡略化しより低コストで液晶表示装置を作製可能となる。

10

20

【0163】

コントラストや視野角特性を改善することで、より高画質な液晶表示装置を提供することができる。また、該液晶表示装置をより低コストで生産性よく作製することができる。

【0164】

また、薄膜トランジスタの特性を安定化し、液晶表示装置の信頼性を向上させることができる。

【0165】

本実施の形態は、他の実施の形態に記載した構成と適宜組み合わせて実施することが可能である。

【0166】

30

(実施の形態8)

実施の形態1乃至5において、液晶表示装置に適用できる薄膜トランジスタの他の例を示す。なお、実施の形態1乃至5と同様なものに関しては同様の材料及び作製方法を適用することができ、同一部分又は同様な機能を有する部分の詳細な説明は省略する。

【0167】

ソース電極層及びドレイン電極層と半導体層とが、n⁺層を介さずに接する構成の薄膜トランジスタを有する液晶表示装置の例を図11に示す。

【0168】

図11(A)は液晶表示装置の平面図であり1画素分の画素を示している。図11(B)は、図11(A)の線Y1-Y2における断面図である。

40

【0169】

図11(A)の平面図においては、実施の形態1と同様に、複数のソース配線層(配線層405aを含む)が互いに平行(図中上下方向に延伸)かつ互いに離間した状態で配置されている。複数のゲート配線層(ゲート電極層401を含む)は、ソース配線層に略直交する方向(図中左右方向)に延伸し、かつ互いに離間するように配置されている。共通配線層(共通電極層)は、複数のゲート配線層それぞれに隣接する位置に配置されており、ゲート配線層に概略平行な方向、つまり、ソース配線層に概略直交する方向(図中左右方向)に延伸している。ソース配線層と、共通配線層(共通電極層)及びゲート配線層とによって、略長方形の空間が囲まれているが、この空間に液晶表示装置の画素電極層及び共通電極層が配置されている。画素電極層を駆動する薄膜トランジスタ423は、図中左上

50

の角に配置されている。画素電極層及び薄膜トランジスタは、マトリクス状に複数配置されている。

【0170】

図11の液晶表示装置において、薄膜トランジスタ423に電気的に接続する第2の電極層446が画素電極層として機能し、共通配線層と電気的に接続する第1の電極層447が共通電極層として機能する。なお、図11に示すように第1の電極層447は画素において、共通配線層も兼ねており、隣り合う画素間は共通電極層409によって電気的に接続されている。なお、画素電極層と共通電極層によって容量が形成されている。

【0171】

薄膜トランジスタ423、有彩色の透光性樹脂層である層間膜413、第1の電極層447、及び第2の電極層446が設けられた第1の基板441と、第2の基板442とは液晶層444を間に挟持して固着されている。

10

【0172】

薄膜トランジスタ423は、薄膜トランジスタ423を含む領域全てにおいてゲート絶縁層402が存在し、ゲート絶縁層402と絶縁表面を有する基板である第1の基板441の間にゲート電極層401が設けられている。ゲート絶縁層402上には配線層405a、405bが設けられている。そして、ゲート絶縁層402、配線層405a、405b上に半導体層403が設けられている。また、図示しないが、ゲート絶縁層402上には配線層455a、455bに加えて配線層を有し、該配線層は半導体層403の外周部より外側に延在している。

20

【0173】

薄膜トランジスタ423上に設ける層間膜413として、有彩色の透光性樹脂層417の着色層を用いると、画素の開口率を低下させることなく薄膜トランジスタ423の半導体層403へ入射する光の強度を減衰させることができ、酸化物半導体の光感度による薄膜トランジスタ423の電気特性の変動を防止し安定化する効果を得られる。また、有彩色の透光性樹脂層417は、カラーフィルタ層として機能させることができる。カラーフィルタ層を対向基板側に設ける場合、薄膜トランジスタが形成される素子基板との、正確な画素領域の位置合わせが難しく画質を損なう恐れがあるが、層間膜をカラーフィルタ層として直接素子基板側に形成するのでより精密な形成領域の制御ができ、微細なパターンの画素にも対応することができる。また、層間膜とカラーフィルタ層を同一の絶縁層で兼ねるので、工程が簡略化しより低コストで液晶表示装置を作製可能となる。

30

【0174】

コントラストや視野角特性を改善することで、より高画質な液晶表示装置を提供することができる。また、該液晶表示装置をより低コストで生産性よく作製することができる。

【0175】

また、薄膜トランジスタの特性を安定化し、液晶表示装置の信頼性を向上させることができる。

【0176】

本実施の形態は、他の実施の形態に記載した構成と適宜組み合わせて実施することが可能である。

40

【0177】

(実施の形態9)

上記実施の形態において、液晶層としてブルー相を示す液晶材料を用いることができる。ブルー相を示す液晶層を用いる液晶表示装置について図2を用いて説明する。

【0178】

図2(A)乃至(D)は液晶表示装置及び該の作製工程の断面図である。

【0179】

図2(A)において、素子基板である第1の基板200上に素子層203が形成され、素子層203上に層間膜209が形成されている。

【0180】

50

層間膜 209 は、有彩色の透光性樹脂層 204a、204b、204c 及び遮光層 205a、205b、205c、205d を含み、有彩色の透光性樹脂層 204a、204b、204c の間に遮光層 205a、205b、205c、205d がそれぞれ形成される構成である。なお、図 2 (A) 乃至 (D) では含まれる画素電極層及び共通電極層は省略している。例えば、画素電極層及び共通電極層は実施の形態 1 乃至 8 の構造を用いることができ、横電界モードを適用することができる。

【0181】

図 2 (B) に示すように、第 1 の基板 200 と対向基板である第 2 の基板 201 とを、液晶層 206 を間に挟持させてシール材 202a、202b で固着する。液晶層 206 を形成する方法として、ディスペンサ法（滴下法）や、第 1 の基板 200 と第 2 の基板 201 とを貼り合わせてから毛細管現象を用いて液晶を注入する注入法を用いることができる。

10

【0182】

液晶層 206 には、ブルー相を示す液晶材料を用いることができる。ブルー相を示す液晶材料は、応答速度が 1 msec 以下と短く高速応答が可能であるため、液晶表示装置の高性能化が可能になる。

【0183】

ブルー相を示す液晶材料として液晶及びカイラル剤を含む。カイラル剤は、液晶を螺旋構造に配向させ、ブルー相を発現させるために用いる。例えば、5 重量 % 以上のカイラル剤を混合させた液晶材料を液晶層に用いればよい。

【0184】

液晶は、サーモトロピック液晶、低分子液晶、高分子液晶、強誘電液晶、反強誘電液晶等を用いる。

20

【0185】

カイラル剤は、液晶に対する相溶性が良く、かつ捩れ力の強い材料を用いる。また、R 体、S 体のどちらか片方の材料が良く、R 体と S 体の割合が 50 : 50 のラセミ体は使用しない。

【0186】

上記液晶材料は、条件により、コレステリック相、コレステリックブルー相、スメクチック相、スメクチックブルー相、キュービック相、カイラルネマチック相、等方相等を示す。

30

【0187】

ブルー相であるコレステリックブルー相及びスメクチックブルー相は、螺旋ピッチが 500 nm 以下で比較的短いコレステリック相またはスメクチック相を有する液晶材料にみられる。液晶材料の配向は二重ねじれ構造を有する。可視光の波長以下の秩序を有しているため、透明であり、電圧印加によって配向秩序が変化して光学的変調作用が生じる。ブルー相は光学的に等方であるため視野角依存性がなく、配向膜を形成しなくとも良いため、表示画像の質の向上及びコスト削減が可能である。また配向膜へのラビング処理も不要となるため、ラビング処理によって引き起こされる静電破壊を防止することができ、作製工程中の液晶表示装置の不良や破損を軽減することができる。よって液晶表示装置の生産性を向上させることができるとなる。特に、酸化物半導体層を用いる薄膜トランジスタは、静電気の影響により薄膜トランジスタの電気的な特性が著しく変動して設計範囲を逸脱する恐れがある。よって酸化物半導体層を用いる薄膜トランジスタを有する液晶表示装置にブルー相の液晶材料を用いることはより効果的である。

40

【0188】

また、ブルー相は狭い温度範囲でしか発現が難しく、温度範囲を広く改善するために液晶材料に、光硬化樹脂及び光重合開始剤を添加し、高分子安定化処理を行うことが好ましい。高分子安定化処理は、液晶、カイラル剤、光硬化樹脂、及び光重合開始剤を含む液晶材料に、光硬化樹脂、及び光重合開始剤が反応する波長の光を照射して行う。この高分子安定化処理は、等方相を示す液晶材料に光照射して行っても良いし、温度制御してブルー相を発現した液晶材料に光照射して行ってもよい。例えば、液晶層の温度を制御し、ブルー

50

相を発現した状態で液晶層に光を照射することにより高分子安定化処理を行う。但し、これに限定されず、ブルー相と等方相間の相転移温度から +10 以内、好ましくは +5 以内の等方相を発現した状態で液晶層に光を照射することにより高分子安定化処理を行つてもよい。ブルー相と等方相間の相転移温度とは、昇温時にブルー相から等方相に転移する温度又は降温時に等方相からブルー相に相転移する温度をいう。高分子安定化処理の一例としては、液晶層を等方相まで加熱した後、徐々に降温させてブルー相にまで相転移させ、ブルー相が発現する温度を保持した状態で光を照射することができる。他にも、液晶層を徐々に加熱して等方相に相転移させた後、ブルー相と等方相間の相転移温度から +10 以内、好ましくは +5 以内状態（等方相を発現した状態）で光を照射することができる。また、液晶材料に含まれる光硬化樹脂として、紫外線硬化樹脂（UV硬化樹脂）を用いる場合、液晶層に紫外線を照射すればよい。なお、ブルー相を発現させなくとも、ブルー相と等方相間の相転移温度から +10 以内、好ましくは +5 以内状態（等方相を発現した状態）で光を照射して高分子安定化処理を行えば、応答速度が 1 msec 以下と短く高速応答が可能である。

10

【0189】

光硬化樹脂は、アクリレート、メタクリレートなどの単官能モノマーでもよく、ジアクリレート、トリアクリレート、ジメタクリレート、トリメタクリレートなどの多官能モノマーでもよく、これらを混合させたものでもよい。また、液晶性のものでも非液晶性のものでもよく、両者を混合させてもよい。光硬化樹脂は、用いる光重合開始剤の反応する波長の光で硬化する樹脂を選択すれば良く、代表的には紫外線硬化樹脂を用いることができる。

20

【0190】

光重合開始剤は、光照射によってラジカルを発生させるラジカル重合開始剤でもよく、酸を発生させる酸発生剤でもよく、塩基を発生させる塩基発生剤でもよい。

【0191】

具体的には、液晶材料として、J C - 1041XX（チッソ株式会社製）と 4 - シアノ - 4' - ペンチルビフェニルの混合物を用いることができ、カイラル剤としては、Z L I - 4572（メルク株式会社製）を用いることができ、光硬化樹脂は、2 - エチルヘキシリーアクリレート、R M 257（メルク株式会社製）、トリメチロールプロパントリアクリレートを用いることができ、光重合開始剤としては 2, 2 - ジメトキシ - 2 - フェニルアセトフェノンを用いることができる。

30

【0192】

液晶層 206 は、液晶、カイラル剤、光硬化樹脂、及び光重合開始剤を含む液晶材料を用いて形成する。

【0193】

図 2 (C) に示すように、液晶層 206 に、光 207 を照射して高分子安定化処理を行い、液晶層 208 を形成する。光 207 は、液晶層 206 に含まれる光硬化樹脂、及び光重合開始剤が反応する波長の光とする。この光照射による高分子安定化処理により、液晶層 208 がブルー相を示す温度範囲を広く改善することができる。

40

【0194】

シール材に紫外線などの光硬化樹脂を用い、滴下法で液晶層を形成する場合など、高分子安定化処理の光照射工程によってシール材の硬化も行つてもよい。

【0195】

図 2 のように、素子基板上にカラーフィルタ層及び遮光層を作り込む液晶表示装置の構成であると、カラーフィルタ層及び遮光層によって対向基板側から照射される光が吸収、遮断されなければならないために、液晶層全体に均一に照射することができる。よって、光重合の不均一による液晶の配向乱れやそれに伴う表示ムラなどを防止することができる。また、遮光層によって薄膜トランジスタは遮光されるので、その電気特性は安定なままである。

50

【0196】

図2(D)に示すように、第1の基板200の外側(液晶層208と反対側)に偏光板210aを、第2の基板201の外側(液晶層208と反対側)に偏光板210bを設ける。また、偏光板の他、位相差板、反射防止膜などの光学フィルムなどを設けてもよい。例えば、偏光板及び位相差板による円偏光を用いてもよい。以上の工程で、液晶表示装置を完成させることができる。

【0197】

また、大型の基板を用いて複数の液晶表示装置を作製する場合(所謂多面取り)、その分断工程は、高分子安定化処理の前か、偏光板を設ける前に行うことができる。分断工程による液晶層への影響(分断工程時にかかる力などによる配向乱れなど)を考慮すると、第1の基板と第2の基板とを貼り合わせた後、高分子安定化処理の前が好ましい。

10

【0198】

図示しないが、光源としてバックライト、サイドライトなどを用いればよい。光源は素子基板である第1の基板200側から、視認側である第2の基板201へと透過するように照射される。

【0199】

コントラストや視野角特性を改善し、高速応答を可能にすることで、より高画質及び高性能な液晶表示装置を提供することができる。また、該液晶表示装置をより低コストで生産性よく作製することができる。

【0200】

また、薄膜トランジスタの特性を安定化し、液晶表示装置の信頼性を向上させることができる。

20

【0201】

本実施の形態は、他の実施の形態に記載した構成と適宜組み合わせて実施することが可能である。

【0202】

(実施の形態10)

薄膜トランジスタを作製し、該薄膜トランジスタを画素部、さらには駆動回路に用いて表示機能を有する液晶表示装置を作製することができる。また、薄膜トランジスタを駆動回路の一部または全体を、画素部と同じ基板上に一体形成し、システムオンパネルを形成することができる。

30

【0203】

液晶表示装置は表示素子として液晶素子(液晶表示素子ともいう)を含む。

【0204】

また、液晶表示装置は、表示素子が封止された状態にあるパネルと、該パネルにコントローラを含むIC等を実装した状態にあるモジュールとを含む。さらに、該液晶表示装置を作製する過程における、表示素子が完成する前の一形態に相当する素子基板に関し、該素子基板は、電流を表示素子に供給するための手段を複数の各画素に備える。素子基板は、具体的には、表示素子の画素電極のみが形成された状態であっても良いし、画素電極となる導電膜を成膜した後であって、エッチングして画素電極を形成する前の状態であっても良いし、あらゆる形態があてはまる。

40

【0205】

なお、本明細書中における液晶表示装置とは、画像表示デバイス、表示デバイス、もしくは光源(照明装置含む)を指す。また、コネクター、例えばFPC(Flexible printed circuit)もしくはTAB(Tape Automated Bonding)テープもしくはTCP(Tape Carrier Package)が取り付けられたモジュール、TABテープやTCPの先にプリント配線板が設けられたモジュール、または表示素子にCOG(Chip On Glass)方式によりIC(集積回路)が直接実装されたモジュールも全て液晶表示装置に含むものとする。

【0206】

液晶表示装置の一形態に相当する液晶表示パネルの外観及び断面について、図12を用い

50

て説明する。図12(A1)(A2)は、第1の基板4001上に形成された酸化物半導体膜を半導体層として含む信頼性の高い薄膜トランジスタ4010、4011、及び液晶素子4013を、第2の基板4006との間にシール材4005によって封止した、パネルの上面図であり、図12(B)は、図12(A1)(A2)のM-Nにおける断面図に相当する。

【0207】

第1の基板4001上に設けられた画素部4002と、走査線駆動回路4004とを囲むようにして、シール材4005が設けられている。また画素部4002と、走査線駆動回路4004の上に第2の基板4006が設けられている。よって画素部4002と、走査線駆動回路4004とは、第1の基板4001とシール材4005と第2の基板4006とによって、液晶層4008と共に封止されている。

10

【0208】

また、図12(A1)は第1の基板4001上のシール材4005によって囲まれている領域とは異なる領域に、別途用意された基板上に単結晶半導体膜又は多結晶半導体膜で形成された信号線駆動回路4003が実装されている。なお、図12(A2)は信号線駆動回路の一部を第1の基板4001上に酸化物半導体を用いた薄膜トランジスタで形成する例であり、第1の基板4001上に信号線駆動回路4003bが形成され、かつ別途用意された基板上に単結晶半導体膜又は多結晶半導体膜で形成された信号線駆動回路4003aが実装されている。

20

【0209】

なお、別途形成した駆動回路の接続方法は、特に限定されるものではなく、COG方法、ワイヤボンディング方法、或いはTAB方法などを用いることができる。図12(A1)は、COG方法により信号線駆動回路4003を実装する例であり、図12(A2)は、TAB方法により信号線駆動回路4003を実装する例である。

20

【0210】

また第1の基板4001上に設けられた画素部4002と、走査線駆動回路4004は、薄膜トランジスタを複数有しており、図12(B)では、画素部4002に含まれる薄膜トランジスタ4010と、走査線駆動回路4004に含まれる薄膜トランジスタ4011とを例示している。薄膜トランジスタ4010、4011上には絶縁層4020、層間膜4021が設けられている。

30

【0211】

薄膜トランジスタ4010、4011は、実施の形態1乃至8に示す酸化物半導体膜を半導体層として含む信頼性の高い薄膜トランジスタを適用することができる。薄膜トランジスタ4010、4011はnチャネル型薄膜トランジスタである。

【0212】

また、第1の基板4001上に画素電極層4030及び共通電極層4031が設けられ、画素電極層4030は、薄膜トランジスタ4010と電気的に接続されている。液晶素子4013は、画素電極層4030、共通電極層4031、及び液晶層4008を含む。なお、第1の基板4001、第2の基板4006の外側にはそれぞれ偏光板4032、4033が設けられている。

40

【0213】

なお、第1の基板4001、第2の基板4006としては、透光性を有するガラス、プラスチックなどを用いることができる。プラスチックとしては、FRP(Fiberglass-Reinforced Plastics)板、PVF(ポリビニルフルオライド)フィルム、ポリエスチルフィルムまたはアクリル樹脂フィルムを用いることができる。また、アルミニウムホイルをPVFフィルムやポリエスチルフィルムで挟んだ構造のシートを用いることもできる。

【0214】

また4035は絶縁膜を選択的にエッティングすることで得られる柱状のスペーサであり、液晶層4008の膜厚(セルギャップ)を制御するために設けられている。なお球状のス

50

ペーサを用いていても良い。なお、液晶層4008を用いる液晶表示装置は、液晶層4008の膜厚(セルギャップ)を5μm以上20μm程度とすることが好ましい。

【0215】

なお図12は透過型液晶表示装置の例であるが、半透過型液晶表示装置でも適用できる。

【0216】

また、図12の液晶表示装置では、基板の外側(視認側)に偏光板を設ける例を示すが、偏光板は基板の内側に設けてもよい。偏光板の材料や作製工程条件によって適宜設定すればよい。また、ブラックマトリクスとして機能する遮光層を設けてもよい。

【0217】

層間膜4021は、有彩色の透光性樹脂層であり、カラーフィルタ層として機能する。また、層間膜4021の一部を遮光層としてもよい。図12においては、薄膜トランジスタ4010、4011上方を覆うように遮光層4034が第2の基板4006側に設けられている。遮光層4034を設けることにより、さらにコントラスト向上や薄膜トランジスタの安定化の効果を高めることができる。

10

【0218】

薄膜トランジスタ上に設ける層間膜4021として、有彩色の透光性樹脂層の着色層を用いると、画素の開口率を低下させることなく薄膜トランジスタの半導体層へ入射する光の強度を減衰させることができ、酸化物半導体の光感度による薄膜トランジスタの電気特性の変動を防止し安定化する効果を得られる。また、有彩色の透光性樹脂層は、カラーフィルタ層として機能させることができる。カラーフィルタ層を対向基板側に設ける場合、薄膜トランジスタが形成される素子基板との、正確な画素領域の位置合わせが難しく画質を損なう恐れがあるが、層間膜をカラーフィルタ層として直接素子基板側に形成するのでより精密な形成領域の制御ができ、微細なパターンの画素にも対応することができる。また、層間膜とカラーフィルタ層を同一の絶縁層で兼ねるので、工程が簡略化しより低コストで液晶表示装置を作製可能となる。

20

【0219】

薄膜トランジスタの保護膜として機能する絶縁層4020で覆う構成としてもよいが、特に限定されない。

【0220】

なお、保護膜は、大気中に浮遊する有機物や金属物、水蒸気などの汚染不純物の侵入を防ぐためのものであり、緻密な膜が好ましい。保護膜は、スパッタ法を用いて、酸化珪素膜、窒化珪素膜、酸化窒化珪素膜、窒化酸化珪素膜、酸化アルミニウム膜、窒化アルミニウム膜、酸化窒化アルミニウム膜、又は窒化酸化アルミニウム膜の単層、又は積層で形成すればよい。

30

【0221】

また、保護膜を形成した後に、半導体層のアニール(300～400)を行ってもよい。

【0222】

また、平坦化絶縁膜として透光性の絶縁層をさらに形成する場合、ポリイミド、アクリル、ベンゾシクロブテン、ポリアミド、エポキシ等の、耐熱性を有する有機材料を用いることができる。また上記有機材料の他に、低誘電率材料(10w-k材料)、シロキサン系樹脂、PSG(リンガラス)、BPSG(リンボロンガラス)等を用いることができる。なお、これらの材料で形成される絶縁膜を複数積層させることで、絶縁層を形成してもよい。

40

【0223】

積層する絶縁層の形成法は、特に限定されず、その材料に応じて、スパッタ法、SOG法、スピニコート、ディップ、スプレー塗布、液滴吐出法(インクジェット法、スクリーン印刷、オフセット印刷等)、ドクターナイフ、ロールコーティング、カーテンコーティング、ナイフコーティング等を用いることができる。絶縁層を材料液を用いて形成する場合、ベークする工程で同時に、半導体層のアニール(200～400)を行ってもよい。絶縁層の焼

50

成工程と半導体層のアニールを兼ねることで効率よく液晶表示装置を作製することが可能となる。

【0224】

画素電極層4030、共通電極層4031は、酸化タンゲステンを含むインジウム酸化物、酸化タンゲステンを含むインジウム亜鉛酸化物、酸化チタンを含むインジウム酸化物、酸化チタンを含むインジウム錫酸化物、インジウム錫酸化物(以下、ITOと示す。)、インジウム亜鉛酸化物、酸化ケイ素を添加したインジウム錫酸化物などの透光性を有する導電性材料を用いることができる。

【0225】

また、画素電極層4030、共通電極層4031として、導電性高分子(導電性ポリマーともいう)を含む導電性組成物を用いて形成することができる。 10

【0226】

また別途形成された信号線駆動回路4003と、走査線駆動回路4004または画素部4002に与えられる各種信号及び電位は、FPC4018から供給されている。

【0227】

また、薄膜トランジスタは静電気などにより破壊されやすいため、ゲート線またはソース線に対して、駆動回路保護用の保護回路を同一基板上に設けることが好ましい。保護回路は、酸化物半導体を用いた非線形素子を用いて構成することが好ましい。

【0228】

図12では、接続端子電極4015が、画素電極層4030と同じ導電膜から形成され、端子電極4016は、薄膜トランジスタ4010、4011のソース電極層及びドレイン電極層と同じ導電膜で形成されている。 20

【0229】

接続端子電極4015は、FPC4018が有する端子と、異方性導電膜4019を介して電気的に接続されている。

【0230】

また図12においては、信号線駆動回路4003を別途形成し、第1の基板4001に実装している例を示しているが、この構成に限定されない。走査線駆動回路を別途形成して実装しても良いし、信号線駆動回路の一部または走査線駆動回路の一部のみを別途形成して実装しても良い。 30

【0231】

図16は、本明細書に開示する液晶表示装置として液晶表示モジュールを構成する一例を示している。

【0232】

図16は液晶表示モジュールの一例であり、素子基板2600と対向基板2601がシール材2602により固着され、その間にTFT等を含む素子層2603、液晶層を含む表示素子2604、カラーフィルタとして機能する有彩色の透光性樹脂層を含む層間膜2605が設けられ表示領域を形成している有彩色の透光性樹脂層を含む層間膜2605はカラー表示を行う場合に必要であり、RGB方式の場合は、赤、緑、青の各色に対応した有彩色の透光性樹脂層が各画素に対応して設けられている。素子基板2600と対向基板2601の外側には偏光板2606、偏光板2607、拡散板2613が配設されている。光源は冷陰極管2610と反射板2611により構成され、回路基板2612は、フレキシブル配線基板2609により素子基板2600の配線回路部2608と接続され、コントロール回路や電源回路などの外部回路が組みこまれている。また、光源として、白色のダイオードを用いてもよい。また偏光板と、液晶層との間に位相差板を有した状態で積層してもよい。 40

【0233】

以上の工程により、液晶表示装置として信頼性の高い液晶表示パネルを作製することができる。

【0234】

10

20

30

40

50

本実施の形態は、他の実施の形態に記載した構成と適宜組み合わせて実施することが可能である。

【0235】

(実施の形態11)

本明細書に開示する液晶表示装置は、さまざまな電子機器（遊技機も含む）に適用することができる。電子機器としては、例えば、テレビジョン装置（テレビ、またはテレビジョン受信機ともいう）、コンピュータ用などのモニタ、デジタルカメラ、デジタルビデオカメラ、デジタルフォトフレーム、携帯電話機（携帯電話、携帯電話装置ともいう）、携帯型ゲーム機、携帯情報端末、音響再生装置、パチンコ機などの大型ゲーム機などが挙げられる。

10

【0236】

図13(A)は、テレビジョン装置9600の一例を示している。テレビジョン装置9600は、筐体9601に表示部9603が組み込まれている。表示部9603により、映像を表示することが可能である。また、ここでは、スタンド9605により筐体9601を支持した構成を示している。

【0237】

テレビジョン装置9600の操作は、筐体9601が備える操作スイッチや、別体のリモコン操作機9610により行うことができる。リモコン操作機9610が備える操作キー9609により、チャンネルや音量の操作を行うことができ、表示部9603に表示される映像を操作することができる。また、リモコン操作機9610に、当該リモコン操作機9610から出力する情報を表示する表示部9607を設ける構成としてもよい。

20

【0238】

なお、テレビジョン装置9600は、受信機やモデムなどを備えた構成とする。受信機により一般的のテレビ放送の受信を行うことができ、さらにモデムを介して有線または無線による通信ネットワークに接続することにより、一方向（送信者から受信者）または双方（送信者と受信者間、あるいは受信者間同士など）の情報通信を行うことも可能である。

【0239】

図13(B)は、デジタルフォトフレーム9700の一例を示している。例えば、デジタルフォトフレーム9700は、筐体9701に表示部9703が組み込まれている。表示部9703は、各種画像を表示することができ、例えばデジタルカメラなどで撮影した画像データを表示させることで、通常の写真立てと同様に機能させることができる。

30

【0240】

なお、デジタルフォトフレーム9700は、操作部、外部接続用端子（USB端子、USBケーブルなどの各種ケーブルと接続可能な端子など）、記録媒体挿入部などを備える構成とする。これらの構成は、表示部と同一面に組み込まれていてもよいが、側面や裏面に備えるとデザイン性が向上するため好ましい。例えば、デジタルフォトフレームの記録媒体挿入部に、デジタルカメラで撮影した画像データを記憶したメモリを挿入して画像データを取り込み、取り込んだ画像データを表示部9703に表示させることができる。

【0241】

また、デジタルフォトフレーム9700は、無線で情報を送受信できる構成としてもよい。無線により、所望の画像データを取り込み、表示させる構成とすることもできる。

40

【0242】

図14(A)は携帯型遊技機であり、筐体9881と筐体9891の2つの筐体で構成されており、連結部9893により、開閉可能に連結されている。筐体9881には表示部9882が組み込まれ、筐体9891には表示部9883が組み込まれている。また、図14(A)に示す携帯型遊技機は、その他、スピーカ部9884、記録媒体挿入部9886、LEDランプ9890、入力手段（操作キー9885、接続端子9887、センサ9888（力、変位、位置、速度、加速度、角速度、回転数、距離、光、液、磁気、温度、化学物質、音声、時間、硬度、電場、電流、電圧、電力、放射線、流量、湿度、傾度、振動、におい又は赤外線を測定する機能を含むもの）、マイクロフォン9889）等を備え

50

ている。もちろん、携帯型遊戯機の構成は上述のものに限定されず、少なくとも本明細書に開示する液晶表示装置を備えた構成であればよく、その他付属設備が適宜設けられた構成とすることができる。図14(A)に示す携帯型遊戯機は、記録媒体に記録されているプログラム又はデータを読み出して表示部に表示する機能や、他の携帯型遊戯機と無線通信を行って情報を共有する機能を有する。なお、図14(A)に示す携帯型遊戯機が有する機能はこれに限定されず、様々な機能を有することができる。

【0243】

図14(B)は大型遊戯機であるスロットマシン9900の一例を示している。スロットマシン9900は、筐体9901に表示部9903が組み込まれている。また、スロットマシン9900は、その他、スタートレバーやストップスイッチなどの操作手段、コイン投入口、スピーカなどを備えている。もちろん、スロットマシン9900の構成は上述のものに限定されず、少なくとも本明細書に開示する液晶表示装置を備えた構成であればよく、その他付属設備が適宜設けられた構成とすることができる。

10

【0244】

図15(A)は、携帯電話機1000の一例を示している。携帯電話機1000は、筐体1001に組み込まれた表示部1002の他、操作ボタン1003、外部接続ポート1004、スピーカ1005、マイク1006などを備えている。

20

【0245】

図15(A)に示す携帯電話機1000は、表示部1002を指などで触ることで、情報を入力ことができる。また、電話を掛ける、或いはメールを打つなどの操作は、表示部1002を指などで触ることにより行うことができる。

20

【0246】

表示部1002の画面は主として3つのモードがある。第1は、画像の表示を主とする表示モードであり、第2は、文字等の情報の入力を主とする入力モードである。第3は表示モードと入力モードの2つのモードが混合した表示+入力モードである。

30

【0247】

例えば、電話を掛ける、或いはメールを作成する場合は、表示部1002を文字の入力を主とする文字入力モードとし、画面に表示させた文字の入力操作を行えばよい。この場合、表示部1002の画面のほとんどにキーボードまたは番号ボタンを表示させることが好みしい。

【0248】

また、携帯電話機1000内部に、ジャイロ、加速度センサ等の傾きを検出するセンサを有する検出装置を設けることで、携帯電話機1000の向き(縦か横か)を判断して、表示部1002の画面表示を自動的に切り替えるようにすることができる。

【0249】

また、画面モードの切り替えは、表示部1002を触ること、又は筐体1001の操作ボタン1003の操作により行われる。また、表示部1002に表示される画像の種類によって切り替えるようにすることもできる。例えば、表示部に表示する画像信号が動画のデータであれば表示モード、テキストデータであれば入力モードに切り替える。

40

【0250】

また、入力モードにおいて、表示部1002の光センサで検出される信号を検知し、表示部1002のタッチ操作による入力が一定期間ない場合には、画面のモードを入力モードから表示モードに切り替えるように制御してもよい。

【0251】

表示部1002は、イメージセンサとして機能させることもできる。例えば、表示部1002に掌や指を触ることで、掌紋、指紋等を撮像することで、本人認証を行うことができる。また、表示部に近赤外光を発光するバックライトまたは近赤外光を発光するセンシング用光源を用いれば、指静脈、掌静脈などを撮像することもできる。

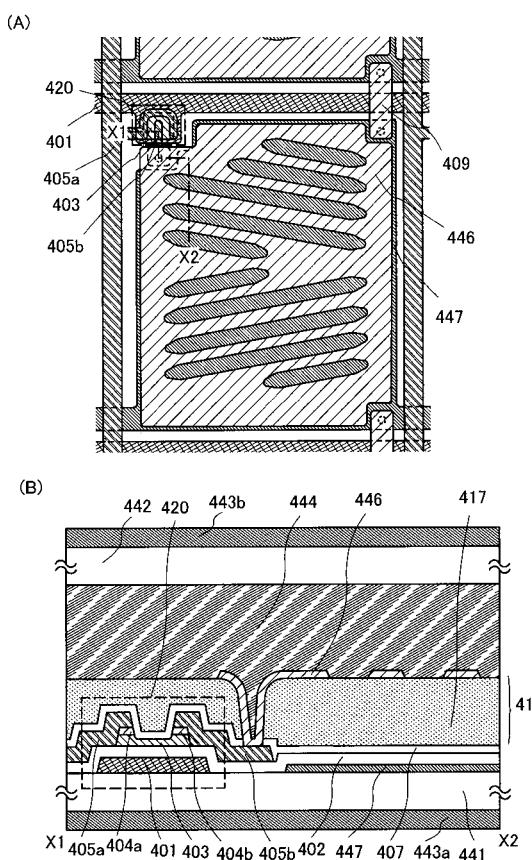
【0252】

図15(B)も携帯電話機の一例である。図15(B)の携帯電話機は、筐体9411に

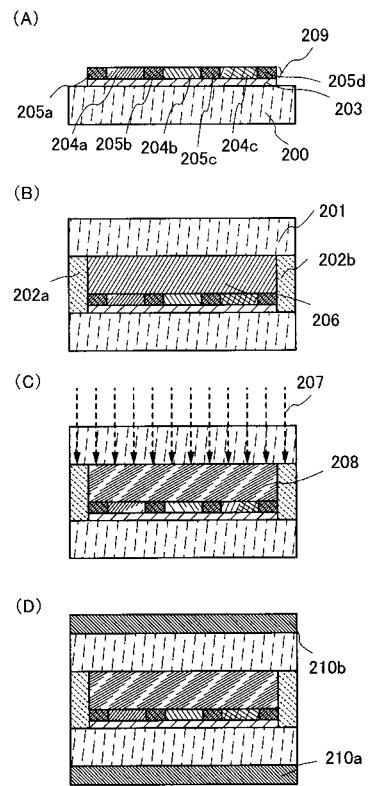
50

、表示部 9412、及び操作ボタン 9413 を含む表示装置 9410 と、筐体 9401 に操作ボタン 9402、外部入力端子 9403、マイク 9404、スピーカ 9405、及び着信時に発光する発光部 9406 を含む通信装置 9400 とを有しており、表示機能を有する表示装置 9410 は電話機能を有する通信装置 9400 と矢印の 2 方向に脱着可能である。よって、表示装置 9410 と通信装置 9400 の短軸同士を取り付けることも、表示装置 9410 と通信装置 9400 の長軸同士を取り付けることもできる。また、表示機能のみを必要とする場合、通信装置 9400 より表示装置 9410 を取り外し、表示装置 9410 を単独で用いることもできる。通信装置 9400 と表示装置 9410 とは無線通信又は有線通信により画像又は入力情報を授受することができ、それぞれ充電可能なバッテリーを有する。

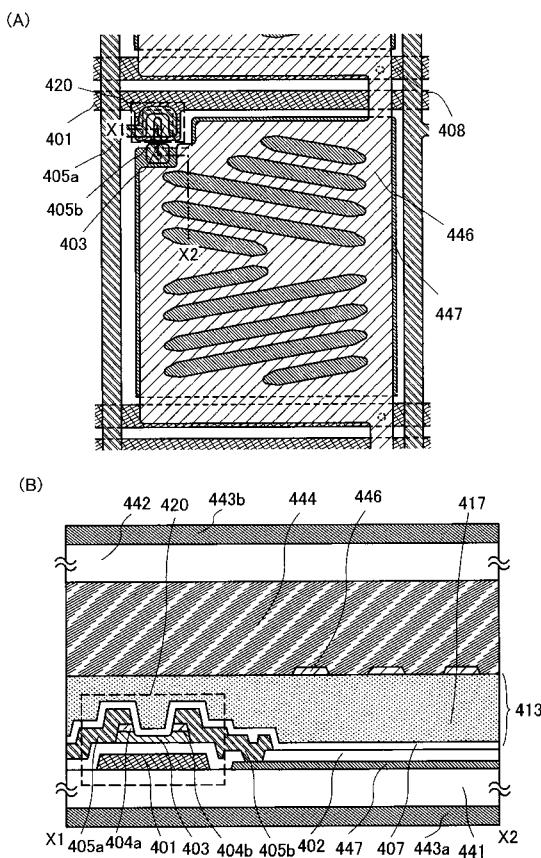
【図1】



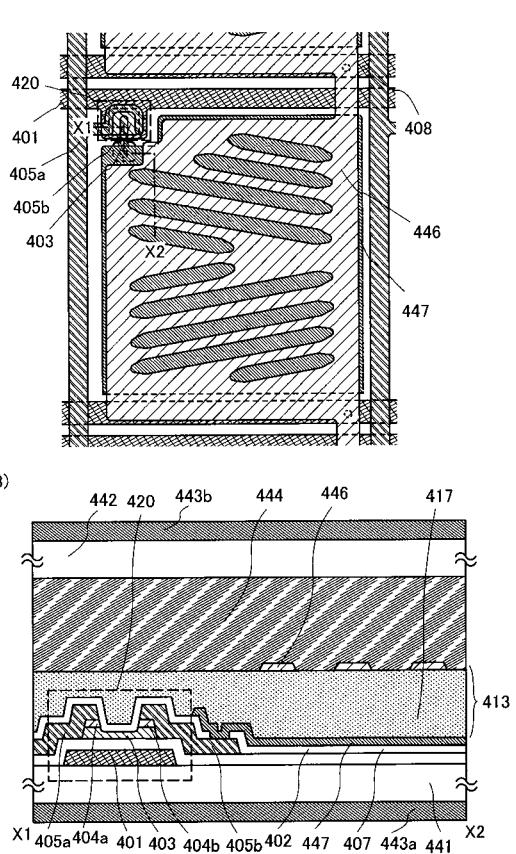
【図2】



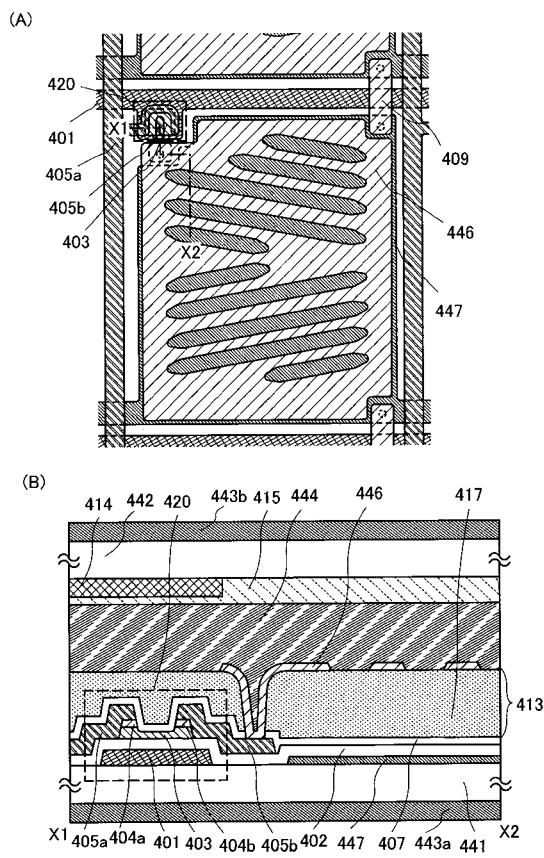
【図3】



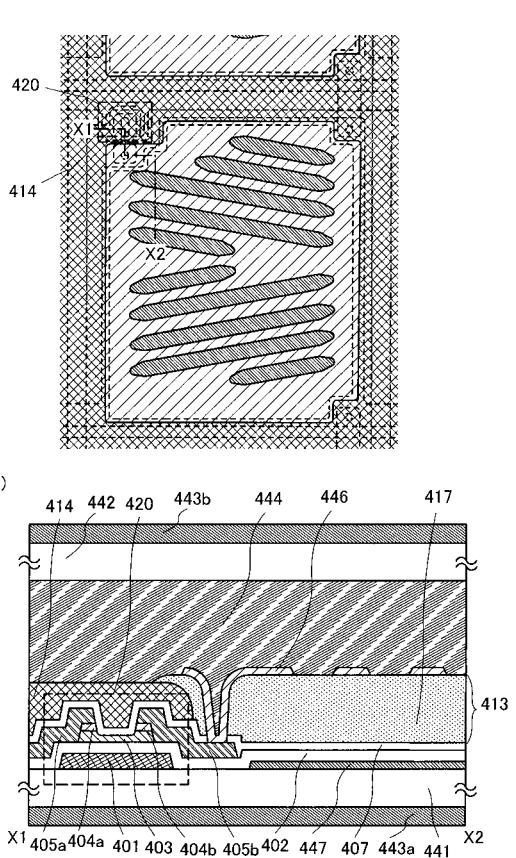
【図4】



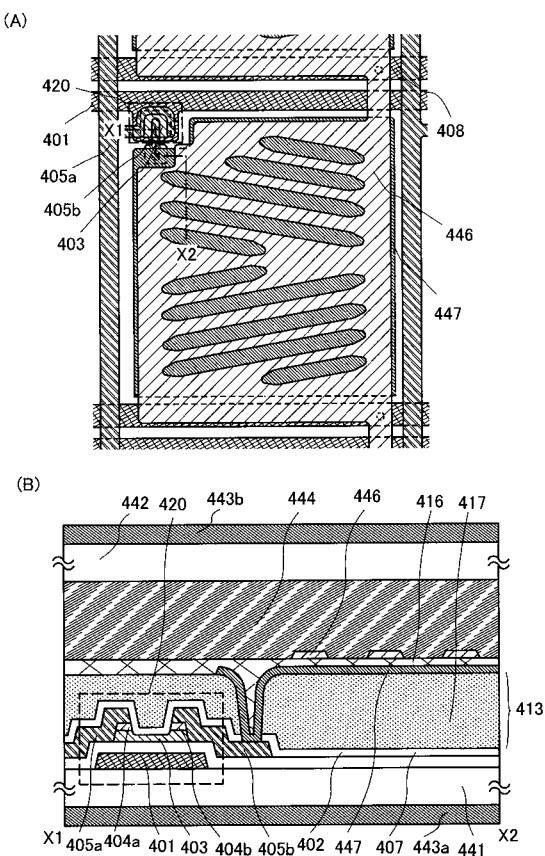
【図5】



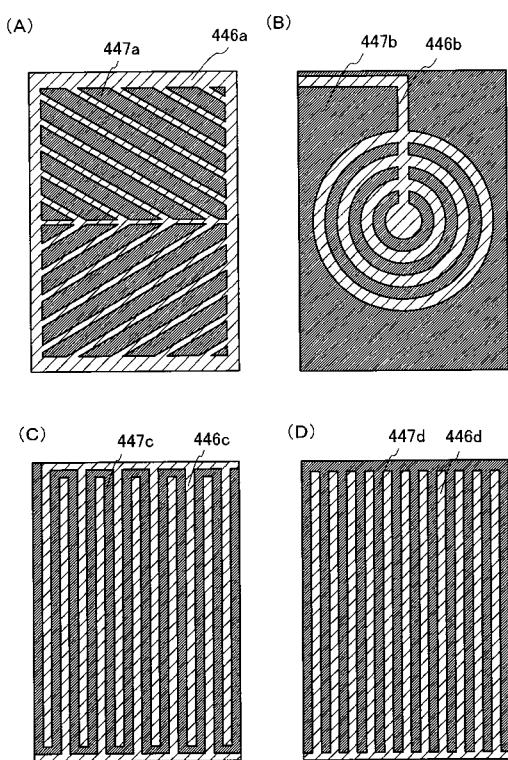
【図6】



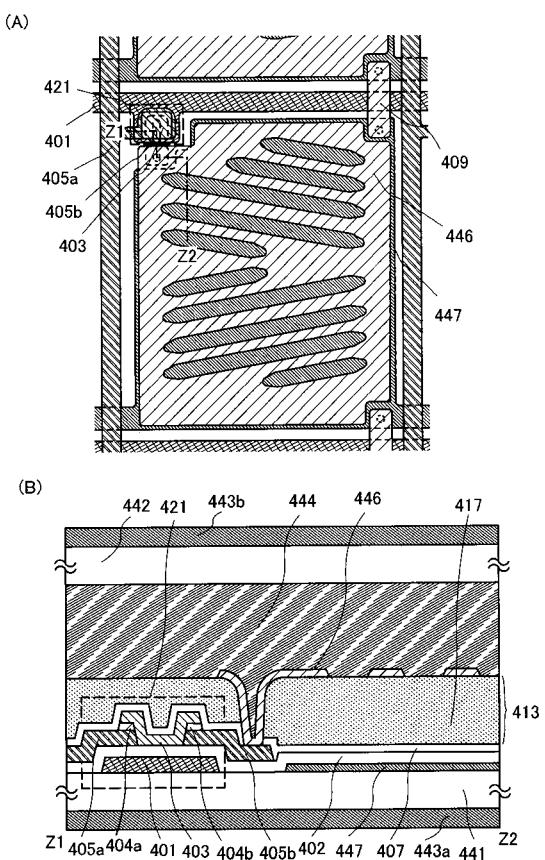
【図7】



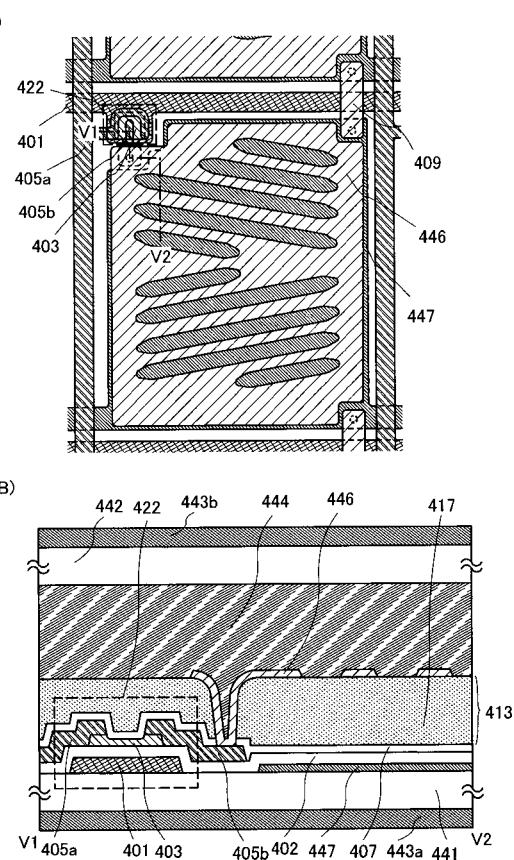
【図8】



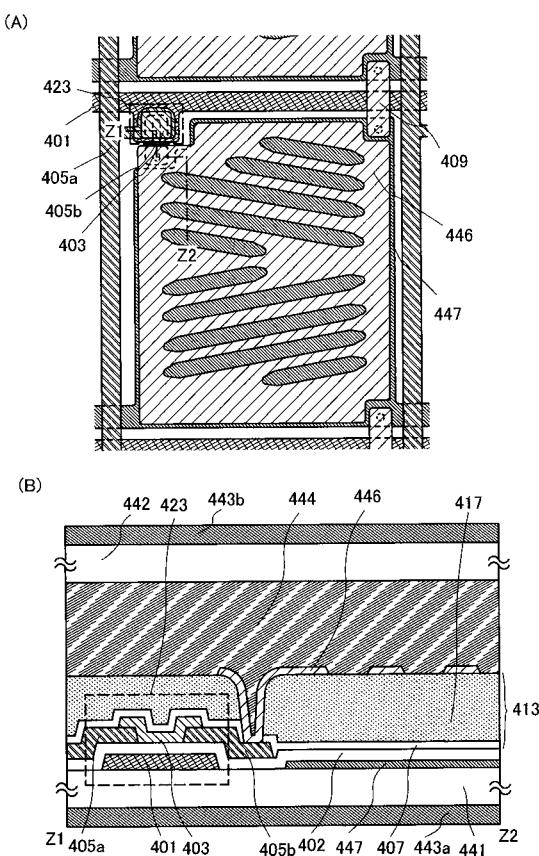
【図9】



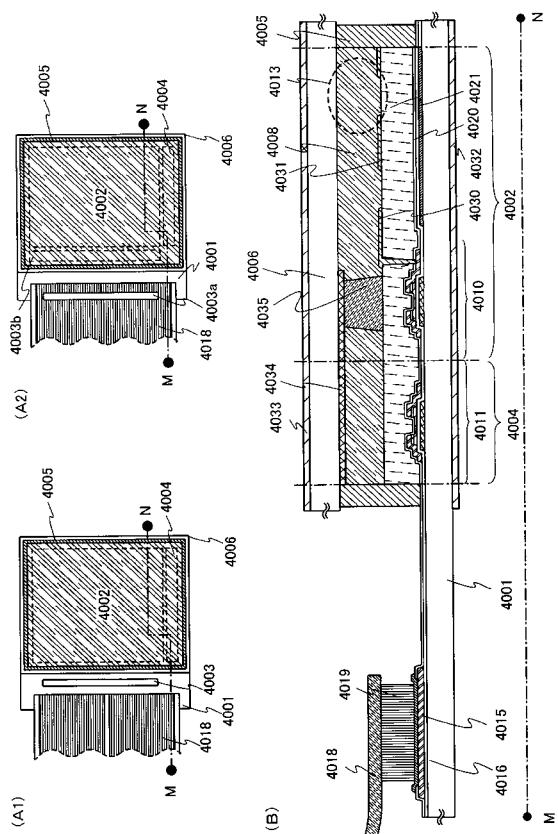
【図10】



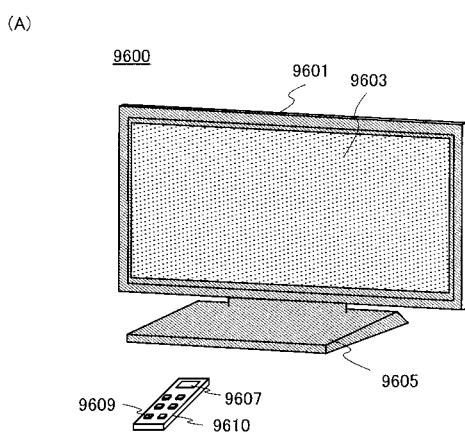
【図 1 1】



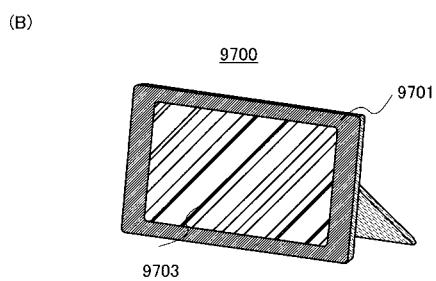
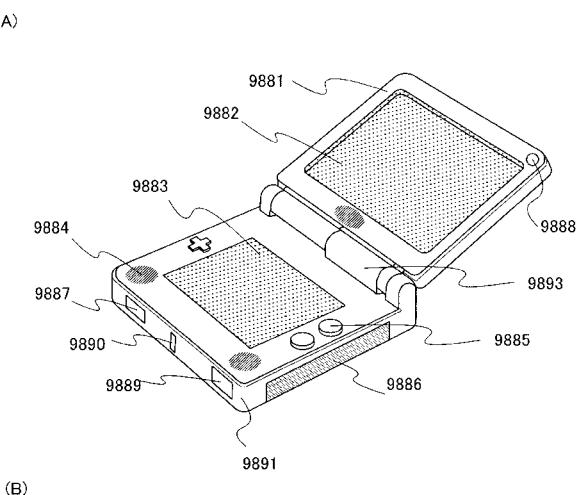
【図 1 2】



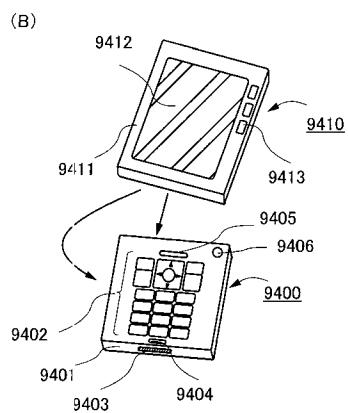
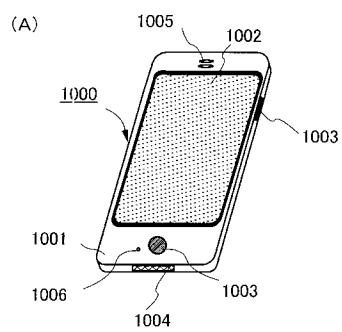
【図 1 3】



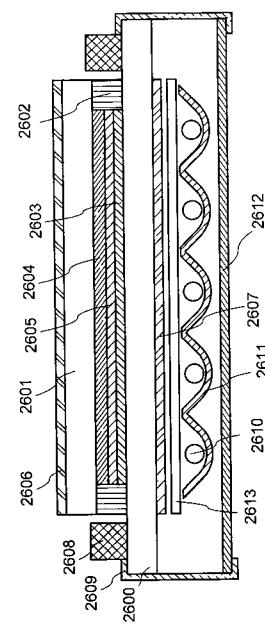
【図 1 4】



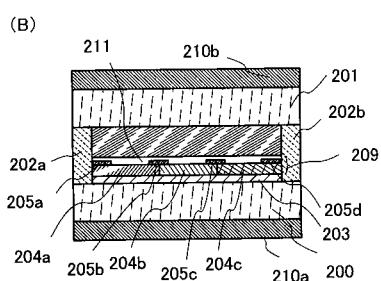
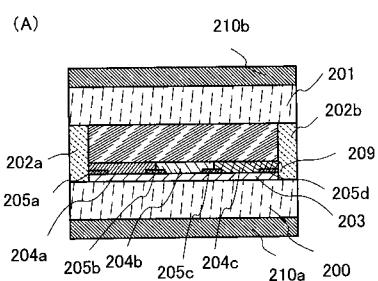
【図 1 5】



【図 1 6】



【図 1 7】



フロントページの続き

(51) Int.CI.	F I	テーマコード(参考)
G 0 2 F 1/1335 (2006.01)	G 0 2 F	1/1343
G 0 9 F 9/30 (2006.01)	G 0 2 F	1/1335 5 0 0
	G 0 2 F	1/1335 5 0 5
	G 0 9 F	9/30 3 3 8

F ターム(参考)	2H092	GA14	GA17	GA29	GA51	GA59	GA60	JA25	JA26	JA36	JA40
	JA46	JB52	JB56	JB69	KA08	KA12	KA18	KB13	KB15	KB25	
	KB26	MA05	MA07	MA08	MA10	MA18	MA19	NA07	NA21	NA27	
	PA09	QA13	QA14	QA18							
	2H191	FA02Y	FA15Y	FA16Y	FB02	FC02	FC13	FC14	FC16	FC32	FC33
	FD20	FD25	FD26	GA04	GA19	HA05	HA15	HA20	HA21	JA01	
	LA13	LA22	LA25								
	5C094	AA10	AA21	AA43	BA03	BA43	DA13	EA04	ED15	FA10	FB14
							FB20				
	5F110	AA21	BB02	CC01	CC03	CC05	CC07	DD01	DD02	DD03	DD13
	DD14	DD15	DD17	EE01	EE02	EE03	EE04	EE06	EE14	EE15	
	EE28	EE30	FF02	FF03	FF04	FF09	FF28	FF29	FF30	GG01	
	GG07	GG14	GG15	GG16	GG25	GG43	GG57	HK01	HK02	HK03	
	HK04	HK06	HK08	HK15	HK16	HK17	HK21	HK22	HK33	HL01	
	HL07	HL09	NN03	NN22	NN23	NN24	NN25	NN27	NN33	NN34	
	NN35	NN36	NN44	NN46	NN47	NN49	NN52	NN53	NN54	NN55	
	PP01	PP02	PP10	QQ02	QQ06	QQ09	QQ19				

专利名称(译)	液晶表示装置		
公开(公告)号	JP2010156960A	公开(公告)日	2010-07-15
申请号	JP2009268482	申请日	2009-11-26
[标]申请(专利权)人(译)	株式会社半导体能源研究所		
申请(专利权)人(译)	半导体能源研究所有限公司		
[标]发明人	石谷哲二 久保田大介		
发明人	石谷 哲二 久保田 大介		
IPC分类号	G02F1/1368 H01L21/336 H01L29/786 C01G15/00 G02F1/1343 G02F1/1335 G09F9/30		
CPC分类号	G02F1/134309 G02F1/136227 G02F1/1368 G02F1/133514 G02F2001/134372 G02F2001/136222 G02F1/13439		
FI分类号	G02F1/1368 H01L29/78.612.D H01L29/78.619.B H01L29/78.618.B C01G15/00.Z G02F1/1343 G02F1 /1335.500 G02F1/1335.505 G09F9/30.338		
F-TERM分类号	2H092/GA14 2H092/GA17 2H092/GA29 2H092/GA51 2H092/GA59 2H092/GA60 2H092/JA25 2H092 /JA26 2H092/JA36 2H092/JA40 2H092/JA46 2H092/JB52 2H092/JB56 2H092/JB69 2H092/KA08 2H092/KA12 2H092/KA18 2H092/KB13 2H092/KB15 2H092/KB25 2H092/KB26 2H092/MA05 2H092 /MA07 2H092/MA08 2H092/MA10 2H092/MA18 2H092/MA19 2H092/NA07 2H092/NA21 2H092/NA27 2H092/PA09 2H092/QA13 2H092/QA14 2H092/QA18 2H191/FA02Y 2H191/FA15Y 2H191/FA16Y 2H191/FB02 2H191/FC02 2H191/FC13 2H191/FC14 2H191/FC16 2H191/FC32 2H191/FC33 2H191 /FD20 2H191/FD25 2H191/FD26 2H191/GA04 2H191/GA19 2H191/HA05 2H191/HA15 2H191/HA20 2H191/HA21 2H191/JA01 2H191/LA13 2H191/LA22 2H191/LA25 5C094/AA10 5C094/AA21 5C094 /AA43 5C094/BA03 5C094/BA43 5C094/DA13 5C094/EA04 5C094/ED15 5C094/FA10 5C094/FB14 5C094/FB20 5F110/AA21 5F110/BB02 5F110/CC01 5F110/CC03 5F110/CC05 5F110/CC07 5F110 /DD01 5F110/DD02 5F110/DD03 5F110/DD13 5F110/DD14 5F110/DD15 5F110/DD17 5F110/EE01 5F110/EE02 5F110/EE03 5F110/EE04 5F110/EE06 5F110/EE14 5F110/EE15 5F110/EE28 5F110 /EE30 5F110/FF02 5F110/FF03 5F110/FF04 5F110/FF09 5F110/FF28 5F110/FF29 5F110/FF30 5F110 /GG01 5F110/GG07 5F110/GG14 5F110/GG15 5F110/GG16 5F110/GG25 5F110/GG43 5F110/GG57 5F110/HK01 5F110/HK02 5F110/HK03 5F110/HK04 5F110/HK06 5F110/HK08 5F110/HK15 5F110 /HK16 5F110/HK17 5F110/HK21 5F110/HK22 5F110/HK33 5F110/HL01 5F110/HL07 5F110/HL09 5F110/NN03 5F110/NN22 5F110/NN23 5F110/NN24 5F110/NN25 5F110/NN27 5F110/NN33 5F110 /NN34 5F110/NN35 5F110/NN36 5F110/NN44 5F110/NN46 5F110/NN47 5F110/NN49 5F110/NN52 5F110/NN53 5F110/NN54 5F110/NN55 5F110/PP01 5F110/PP02 5F110/PP10 5F110/QQ02 5F110 /QQ06 5F110/QQ09 5F110/QQ19 2H192/AA24 2H192/BB12 2H192/BB13 2H192/BB53 2H192/BB54 2H192/BB73 2H192/CB02 2H192/CB05 2H192/CB06 2H192/CB08 2H192/CB37 2H192/CB61 2H192 /EA23 2H192/EA25 2H192/EA28 2H192/EA42 2H192/FA73 2H192/HA62 2H192/JA33 2H192/JA64 2H291/FA02Y 2H291/FA15Y 2H291/FA16Y 2H291/FB02 2H291/FC02 2H291/FC13 2H291/FC14 2H291/FC16 2H291/FC32 2H291/FC33 2H291/FD20 2H291/FD25 2H291/FD26 2H291/GA04 2H291 /GA19 2H291/HA05 2H291/HA15 2H291/HA20 2H291/HA21 2H291/JA01 2H291/LA13 2H291/LA22 2H291/LA25		
优先权	2008308787 2008-12-03 JP		
其他公开文献	JP2010156960A5		
外部链接	Espacenet		

摘要(译)

本发明的目的是提供一种适用于使用氧化物半导体的薄膜晶体管的液晶显示装置。在具有包括氧化物半导体层的薄膜晶体管的液晶显示装置中，具有使透过的可见光的光强度衰减的功能的膜至少用于覆盖氧化物半导体层的层间膜。作为具有衰减透射的可见光的光强度的功能的膜，可以使用着色层，并且优选使用彩色透光树脂层。或者，遮光层可以用作包括彩色透光树脂层和遮光层的层间膜，并且具有衰减透射的可见光的光强度的功能。像素电极层和公共电极层形成为在上侧具有开口图案而在下侧具有板型。点域1

