

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5728587号
(P5728587)

(45) 発行日 平成27年6月3日 (2015. 6. 3)

(24) 登録日 平成27年4月10日 (2015. 4. 10)

(51) Int. Cl.

F I

GO 2 F 1/133 (2006. 01)
GO 2 F 1/1368 (2006. 01)
GO 2 F 1/1343 (2006. 01)

GO 2 F 1/133 5 7 5
GO 2 F 1/1368
GO 2 F 1/1343

請求項の数 12 (全 25 頁)

(21) 出願番号 特願2013-538521 (P2013-538521)
(86) (22) 出願日 平成24年10月5日 (2012. 10. 5)
(86) 国際出願番号 PCT/JP2012/075893
(87) 国際公開番号 W02013/054745
(87) 国際公開日 平成25年4月18日 (2013. 4. 18)
審査請求日 平成26年4月8日 (2014. 4. 8)
(31) 優先権主張番号 特願2011-227410 (P2011-227410)
(32) 優先日 平成23年10月14日 (2011. 10. 14)
(33) 優先権主張国 日本国 (JP)

(73) 特許権者 000005049
シャープ株式会社
大阪府大阪市阿倍野区長池町 2 2 番 2 2 号
(74) 代理人 110000914
特許業務法人 安富国際特許事務所
(72) 発明者 居山 裕一
日本国大阪府大阪市阿倍野区長池町 2 2 番
2 2 号 シャープ株式会社内
(72) 発明者 吉岡 孝兼
日本国大阪府大阪市阿倍野区長池町 2 2 番
2 2 号 シャープ株式会社内
(72) 発明者 津田 和彦
日本国大阪府大阪市阿倍野区長池町 2 2 番
2 2 号 シャープ株式会社内

最終頁に続く

(54) 【発明の名称】 液晶駆動方法及び液晶表示装置

(57) 【特許請求の範囲】

【請求項 1】

上下基板の一方に配置された液晶層側の電極、液晶層側と反対側の電極、及び、上下基板の他方に配置された電極を用いて液晶を駆動する方法であって、
該上下基板の一方に配置された液晶層側の電極は、画素電極を含み、
該液晶駆動方法は、上下基板の他方に配置された電極の電位を基準として該電位との差を電圧とし、上下基板の一方に配置された液晶層側の電極、及び、液晶層側と反対側の電極のそれぞれに電圧を印加し、該液晶層側と反対側の電極が、該液晶層側の電極よりも印加電圧の絶対値が高い駆動操作を実行して液晶の配向方向を基板主面に対して垂直方向に揃えて黒表示を行う
ことを特徴とする液晶駆動方法。

【請求項 2】

前記液晶層側の電極は、一対の櫛歯電極である
ことを特徴とする請求項 1 に記載の液晶駆動方法。

【請求項 3】

前記一対の櫛歯電極は、閾値電圧以上で異なる電位とすることができるものであり、
該閾値電圧は、明状態の透過率を 1 0 0 % に設定したとき、5 % の透過率を与える電圧値を意味し、
前記駆動操作は、該液晶層側と反対側の電極が、該一対の櫛歯電極の両方よりも印加電圧の絶対値が高い駆動操作である

ことを特徴とする請求項 2 に記載の液晶駆動方法。

【請求項 4】

上下基板の一方に配置された液晶層側の電極、液晶層側と反対側の電極、及び、上下基板の他方に配置された電極を用いて液晶を駆動する方法であって、
該液晶層側の電極は、閾値電圧以上で異なる電位とすることができる一対の櫛歯電極であり、

該閾値電圧は、明状態の透過率を 100% に設定したとき、5% の透過率を与える電圧値を意味し、

該液晶駆動方法は、上下基板の他方に配置された電極の電位を基準として該電位との差を電圧とし、上下基板の一方に配置された液晶層側の一対の櫛歯電極、及び、液晶層側と反対側の電極のそれぞれに電圧を印加し、該一対の櫛歯電極の一方が、一対の櫛歯電極の他方よりも印加電圧の絶対値が高い駆動操作を実行して液晶の配向方向を基板主面に対して垂直方向に揃えて黒表示を行う

ことを特徴とする液晶駆動方法。

【請求項 5】

前記液晶層側と反対側の電極は、スリットが設けられた電極である

ことを特徴とする請求項 2 ～ 4 のいずれかに記載の液晶駆動方法。

【請求項 6】

前記一対の櫛歯電極の一方は、基板主面を平面視したときに、前記スリットが設けられた電極と重畳しないか、又は、その一部が重畳するものであり、

前記一対の櫛歯電極の他方は、基板主面を平面視したときに、該スリットが設けられた電極と少なくともその一部が重畳し、

該一対の櫛歯電極の一方の該スリットが設けられた電極との重畳領域は、該一対の櫛歯電極の他方の該スリットが設けられた電極との重畳領域よりも小さく、

前記液晶駆動方法は、該一対の櫛歯電極の一方が、該一対の櫛歯電極の他方よりも印加電圧の絶対値が高い駆動操作を実行して液晶の配向方向を基板主面に対して垂直方向に揃える

ことを特徴とする請求項 5 に記載の液晶駆動方法。

【請求項 7】

前記上下基板の他方に配置された電極は、面状である

ことを特徴とする請求項 1 ～ 6 のいずれかに記載の液晶駆動方法。

【請求項 8】

前記上下基板の一方に配置された液晶層側と反対側の電極は、面状である

ことを特徴とする請求項 1 ～ 4 のいずれかに記載の液晶駆動方法。

【請求項 9】

前記上下基板の他方は、誘電体層を有する

ことを特徴とする請求項 1 ～ 8 のいずれかに記載の液晶駆動方法。

【請求項 10】

前記上下基板の少なくとも一方は、薄膜トランジスタ素子を備え、

該薄膜トランジスタ素子は、酸化物半導体を含む

ことを特徴とする請求項 1 ～ 9 のいずれかに記載の液晶駆動方法。

【請求項 11】

前記液晶は、正の誘電率異方性を有する液晶分子から構成される

ことを特徴とする請求項 1 ～ 10 のいずれかに記載の液晶駆動方法。

【請求項 12】

請求項 1 ～ 11 のいずれかに記載の液晶駆動方法を用いて駆動されることを特徴とする液晶表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

10

20

30

40

50

本発明は、液晶駆動方法及び液晶表示装置に関する。より詳しくは、フィールドシーケンシャル駆動方法等に特に好適な液晶駆動方法及び液晶表示装置に関する。

【背景技術】

【0002】

液晶駆動方法は、一对の基板間に挟持された液晶層中の液晶分子を電極間に電界を発生させて動かす手法であり、これによって液晶層の光学特性を変化させ、光の透過・非透過を制御すること、すなわち、表示（オン状態）・非表示（オフ状態）を生じさせることができる。

【0003】

このような液晶駆動により、種々の形態の液晶表示装置が薄型で軽量かつ低消費電力といった利点を活かして様々な用途において提供されている。例えば、パーソナルコンピュータ、テレビジョン、カーナビゲーション等の車載用の機器、携帯電話等の携帯情報端末のディスプレイ、立体表示が可能な表示装置等において種々の駆動方法が考案されており、実用化されている。

10

【0004】

ところで、液晶表示装置には、液晶の特性や電極配置、基板設計等によって種々の表示方式（表示モード）が開発されている。近年広く用いられている表示モードとしては、大別すれば、負の誘電率異方性を有する液晶分子を基板面に対して垂直配向させた垂直配向（V A : Vertical Alignment）モードや、正又は負の誘電率異方性を有する液晶分子を基板面に対して水平配向させて液晶層に対し横電界を印加する面内スイッチング（I P S : In-Plane Switching）モード及び縞状電界スイッチング（F F S : Fringe Field Switching）モード等が挙げられる。これらの表示モードにおいて、いくつかの液晶駆動方法が提案されている。

20

【0005】

例えば、F F S 駆動方式の液晶表示装置として、高速応答性及び広視野角を有する薄膜トランジスタ型液晶ディスプレイであって、第1の共通電極層を有する第1の基板と、ピクセル電極層及び第2の共通電極層の両方を有する第2の基板と、前記第1の基板と前記第2の基板との間に挟まれた液晶と、高速な入力データ転送速度に対する高速応答性及び見る人にとっての広視野角をもたらすために、前記第1の基板にある前記第1の共通電極層と、前記第2の基板にある前記ピクセル電極層及び第2の共通電極層の両方との間に電界を発生させる手段とを含むディスプレイが開示されている（例えば、特許文献1参照。）。

30

【0006】

また複数の電極により横電界を印加する液晶装置として、互いに対向配置された一对の基板間に誘電率異方性が正の液晶からなる液晶層が挟持された液晶装置であって、前記一对の基板を構成する第1の基板、第2の基板のそれぞれに前記液晶層を挟んで対峙し、該液晶層に対して縦電界を印加する電極が設けられると共に、前記第2の基板には、前記液晶層に対して横電界を印加する複数の電極が設けられた液晶装置が開示されている（例えば、特許文献2参照。）。

【先行技術文献】

40

【特許文献】

【0007】

【特許文献1】特表2006-523850号公報

【特許文献2】特開2002-365657号公報

【発明の概要】

【発明が解決しようとする課題】

【0008】

上下基板の一方に配置された上層電極と下層電極とを用いて液晶を駆動する方法は、高速応答化が可能であり、例えばF F S 駆動方式の液晶表示装置においては、立上がり（暗状態〔黒表示〕から明状態〔白表示〕に表示状態が変化する間）は下側基板の上層スリット

50

電極一下層面状電極間で発生するフリンジ電界（F F S 駆動）により、立下がり（明状態〔白表示〕から暗状態〔黒表示〕に表示状態が変化する間）は基板間の電位差で発生する縦電界により、それぞれ電界によって液晶分子を回転させて高速応答化できる。

また、垂直配向型の三層電極（対向電極、上層電極、下層電極）を有する液晶装置においては、立上がりは下側基板の上層櫛歯電極間に働く横電界、立下がりには上下基板間の電位差で発生する縦電界により、立上がり、立下がりともに電界によって液晶分子を回転させて高速応答化できる。更に、白表示時の高透過率も十分に達成することができる。

【0009】

図21は、三層電極を用いた液晶駆動方法における縦電界発生時の液晶表示装置の断面模式図である。図21に示すように、黒表示を、縦電界印加によって行う場合であっても、一点鎖線で囲まれた、スペース上において、電界（点線）が歪み、液晶が完全には垂直にはならず、黒表示時の透過率が上がりコントラスト比（C R）が落ちてしまう。

【0010】

上述した問題を解消するために、特願2011-142351号に記載した技術では初期化工程を設けている。図23は、液晶駆動方法における初期化工程を行った場合の液晶表示装置を示す断面模式図である。上記技術では、黒透過率を下げるために、初期化工程を追加している（すべての電極の電圧を一回0Vにする）。このように初期化工程を追加する方法でも、黒表示時に液晶分子が垂直方向を向き、コントラスト比は向上するが、1フレーム内に2度駆動するものであり、駆動方法が複雑になるものであった。

【0011】

本発明は、上記現状に鑑みてなされたものであり、高速応答化が可能な上下基板の一方に配置された上層電極と下層電極とを用いて液晶を駆動する方法において、透過率が十分に優れ、黒表示時に透過率を十分に低下させる等、コントラスト比を優れたものとすることができる簡便な液晶駆動方法及び液晶表示装置を提供することを目的とするものである。

【課題を解決するための手段】

【0012】

本発明者らは、垂直配向型の液晶表示パネル及び液晶表示装置において高速応答化、高透過率、及び、コントラストの向上が達成された液晶駆動方法を検討した。そして、従来の液晶駆動方法においては、下側基板の上層電極と下層電極とを同電位にすることでコントラスト比が落ちること、すなわち、例えば立下がりにおいて、縦電界で駆動するときに、上層電極と下層電極とが同電位では完全に液晶が垂直方向を向かないためコントラスト比が落ちることを見出した。

【0013】

上層電極と下層電極の間には、通常は誘電膜において電氣的にリークしないようにしている。しかし、誘電膜もコンデンサーの働きをするため、下層電極にかけた電圧は液晶層と誘電膜層の両方にかかり、実質的に液晶層にかかる電圧が低下する。そのため、上層電極と下層電極にかける電圧が等しいと、液晶層にかかる電圧がライン上（線状電極上）とスペース上（電極間）とで変わってしまい、電界がゆがむ。これに伴って液晶も垂直から少し斜めに倒れるため、黒透過率（黒表示〔0階調〕時の透過率）が上がる等して、コントラスト比が落ちてしまう。すなわち、上層電極と下層電極との電圧が等しいと図21について上述したように、スペース上の電界が歪み、スペース上の液晶が傾いて、液晶が垂直方向を向かない。

【0014】

図22は、本発明の液晶駆動方法における縦電界発生時の液晶表示装置の断面模式図である。

本発明者らは、例えば黒表示時等における電界の歪みを低減するために、上層電極、下層電極への印加電圧を適切に制御することに着目した。そして、本発明者らは、下層電極13にかける電圧を上層電極（例えば、櫛歯電極17、19）にかける電圧よりも大きくする（+α）ことを見出した。これにより、液晶層にかかる電圧がライン上（基板主面を平面視したときに、線状電極と重畳する領域。ライン部ともいう。）とスペース上（基板主

10

20

30

40

50

面を平面視したときに、電極間のスペースと重畳する領域。スペース部ともいう。)とで等電位に近づくため、電界(点線)の歪みがなくなり、液晶が垂直方向に向き、コントラスト比を、電圧を印加しないときと同等まで向上することができる。すなわち、図22に示したように、液晶層と反対側の電極に少し高めの電界をかけるという簡便な駆動方法で、電界(点線)の歪みを低減し、ポジ型液晶(誘電率異方性が正の液晶)を用いた場合は液晶が垂直に向くこととなることを見出し、更に、ネガ型液晶(誘電率異方性が負の液晶)を用いた場合は、表示状態において液晶が水平に向くこととなることを見出し、いずれにおいてもコントラスト比を向上することができ、上記課題をみごとに解決することができることに想到し、本発明に到達したものである。

【0015】

10

本発明は、特に、二対の電極を用いて液晶を駆動し、ポジ型液晶(誘電率異方性が正の液晶)を用いた垂直配向型の3層電極構造(下側基板の上層電極は櫛歯電極)を有する液晶表示装置において、立上がりは櫛歯電極間の電位差で発生する横電界、立下がり基板間の電位差で発生する縦電界により、立上がり、立下がりともに電界によって液晶分子を回転させて高速応答化し、かつ櫛歯駆動の横電界により高透過率化も実現する液晶駆動方法に適用することが好ましい。

更に言えば、用途によっては応答速度の課題が特に顕著になるところ、本発明では透過率、コントラスト比を非常に優れたものとしながら、応答速度を極めて優れたものとすることができる。

【0016】

20

すなわち、本発明は、上下基板の一方に配置された液晶層側の電極、及び、液晶層側と反対側の電極を用いて液晶を駆動する方法であって、上記液晶駆動方法は、上記液晶層側と反対側の電極が、上記液晶層側の電極よりも印加電圧の絶対値が高い駆動操作を実行して液晶の配向方向を基板主面に対して垂直方向又は水平方向に揃える液晶駆動方法である。

【0017】

このように液晶の配向方向を揃えることにより、例えば、誘電率異方性が正の液晶においては、上記駆動操作のときに初期状態(液晶が基板主面に対して垂直に配向する。)に戻るところ、このときの非表示(黒表示)状態での透過率を十分に低下させることができる。また、誘電率異方性が負の液晶においては、上記駆動操作のときに液晶が水平に倒れて表示(白表示)状態となるところ、このときの表示(白表示)状態での透過率を十分に向上させることができる。いずれにおいても、本発明のコントラスト比向上効果を発揮することができる。

30

【0018】

液晶層側の電極よりも印加電圧の絶対値が高い駆動操作を実行して液晶の配向方向を揃えるとは、表示領域における液晶の配向方向を実質的に該垂直方向又は水平方向に揃え、これによりコントラスト比向上効果を発揮できるものであればよい。

【0019】

なお、本発明の液晶駆動方法は、通常は液晶の配向方向を変化させて初期状態に戻す駆動を含む方法でもある。上記液晶の配向方向を変化させて初期状態に戻す駆動とは、例えば、液晶の配向方向を変化させて表示状態とした後、液晶の配向方向を実質的に初期状態に戻して非表示状態にするものが挙げられる。本発明は、上下基板間の電位差により液晶の配向方向を初期状態に戻す液晶駆動方法に特に好適に適用することができる。なお、上記液晶は、通常は、上下基板に挟持された液晶層における液晶である。また、初期状態に戻すとは、誘電率異方性が正の液晶においては、液晶を基板主面に対して垂直方向に配向するように変化させることによりなされる。

40

【0020】

上記液晶層側と反対側の電極が、上記液晶層側の電極よりも印加電圧の絶対値が高い駆動操作により、誘電率異方性が正の液晶においては、液晶分子を初期の配向に戻すときに、上層電極と下層電極との電圧が等しいままでは浮いてしまう透過率を初期の黒状態まで十分に下げることができる。また、誘電率異方性が負の液晶においては、表示時の透過率を

50

向上することができ、いずれの液晶においても、コントラスト比を充分に向上することができる。上記駆動操作は、上記液晶層側と反対側の電極が、上記液晶層側の電極よりも印加電圧の絶対値が高いものであればよいが、本発明の液晶駆動方法は、誘電率異方性が正の液晶を用いる場合に、同一の電界を印加したとき（上層電極と下層電極に印加する電圧が等しいとき）の黒輝度（黒表示時の輝度）より、黒輝度が低くなるように駆動操作を実行するものであることが好適である。

なお、本発明の液晶駆動方法は、液晶の配向方向を基板主面に対して垂直方向又は水平方向に揃える駆動操作を実行するとき以外に、下層電極に印加する電圧が上層電極に印加する電圧より大きくなる場合があってもよい。

【0021】

本発明の液晶駆動方法は、二対の電極を用いて液晶を駆動するものであることが好ましい。一对の電極を第1の電極対、それとは異なる一对の電極を第2の電極対とすると、液晶の配向方向を変化させて初期状態に戻す駆動を含む方法が、第1の電極対の電極間に電位差を生じさせる駆動操作、及び、第2の電極対の電極間に電位差を生じさせる駆動操作を実行するものであることが好ましい。

【0022】

上記第1の電極対の電極間に電位差を生じさせるとは、少なくとも第1の電極対の電極間に電位差を生じさせるものであり、液晶の配向が、上記第2の電極対の電極間の電界よりも上記第1の電極対の電極間の電界によって制御されるものであればよい。上記第2の電極対の電極間に電位差を生じさせるとは、少なくとも第2の電極対の電極間に電位差を生じさせるものであり、液晶の配向が、上記第1の電極対の電極間の電界よりも上記第2の電極対の電極間の電界により制御されるものであればよい。上記上下基板に配置された少なくとも二対の電極とは、上下基板の少なくとも一方に、少なくとも二対の電極が配置されていることをいう。

【0023】

上記第1の電極対の電極間に電位差を生じさせる駆動操作は、例えば、上下基板の一方に配置された液晶層側の電極が一对の櫛歯電極であり、当該一对の櫛歯電極間に電位差を生じさせる駆動操作であってもよく、上下基板の一方に配置された液晶層側の電極が、スリットが設けられた電極（以下、スリット電極ともいう。）であり、当該スリット電極と、液晶層側とは反対側の電極との間に電位差を生じさせる駆動操作であってもよい。

【0024】

言い換えれば、上記液晶層側の電極が一对の櫛歯電極であることが、本発明の好ましい一つの形態である。より好ましくは、上記一对の櫛歯電極が、閾値電圧以上で異なる電位とすることができるものであることである。また、上記液晶層側の電極が、スリットが設けられた電極であることもまた、本発明の好ましい一つの形態である。

上記第2の電極対の電極間に電位差を生じさせる駆動操作は、例えば、上下基板の一方に配置された液晶層側とは反対側の電極と、上下基板の他方に配置された電極との間に電位差を生じさせる駆動操作が挙げられる。なお、第1の電極対の一方の電極と、第2の電極対の一方の電極とが同じものであってもよい。

【0025】

本発明はまた、上下基板の一方に配置された液晶層側の電極、及び、液晶層側と反対側の電極を用いて液晶を駆動する方法であって、上記液晶層側の電極は、閾値電圧以上で異なる電位とすることができる一对の櫛歯電極であり、上記液晶駆動方法は、上記一对の櫛歯電極の一方が、一对の櫛歯電極の他方よりも印加電圧の絶対値が高い駆動操作を実行して液晶の配向方向を基板主面に対して垂直方向又は水平方向に揃える液晶駆動方法でもある。

【0026】

このように液晶の配向方向を揃えることによっても、誘電率異方性が正の液晶においては、上記駆動操作のときに初期状態（液晶が基板主面に対して垂直に配向する。）に戻るところ、このときの非表示状態での透過率を充分に低下させることができる。また、誘電率

10

20

30

40

50

異方性が負の液晶においては、上記駆動操作のときに液晶が水平に倒れて表示状態となる
ところ、このときの表示状態での透過率を充分に向上させることができる。いずれにおい
ても、本発明のコントラスト比向上効果を発揮することができる。

【0027】

上記一对の櫛歯電極の一方が、一对の櫛歯電極の他方よりも印加電圧の絶対値が高い駆動
操作を実行して液晶の配向方向を揃えとは、表示領域における液晶の配向方向を実質的
に該垂直方向又は水平方向に揃え、これによりコントラスト比向上効果を発揮できるもの
であればよい。

【0028】

このような液晶駆動方法であっても、充分に高速応答化すると共に、電界の歪みを低減し
て、黒表示時には透過率を充分に低下させる等、コントラスト比を充分に優れたものとす
ることができる。なお、液晶層側と反対側の電極にスリットが設けられていない場合でも
、例えば片側の櫛歯電極だけ電圧を下げれば、その電極付近では電界の歪みがなくなるた
め、コントラスト比を改善することができる。

【0029】

上述した本発明の液晶駆動方法においては、上記液晶層側と反対側の電極は、スリットが
設けられた電極であることがより好ましい。

このように液晶層側と反対側の電極にスリットを設けることにより、白表示時に高透過率
を達成できるが、後述するように、黒表示時において透過率が充分に低下しないこと等によ
り、コントラスト比が充分に向上しないという課題が大きなものであった。しかしなが
ら、本発明の構成を適用することにより、この課題を充分に解消することができる点で、
より好ましい。

【0030】

上記一对の櫛歯電極の一方は、基板主面を平面視したときに、上記スリットを有する電極
と重畳しないか、又は、その一部が重畳するものであり、上記一对の櫛歯電極の他方は、
基板主面を平面視したときに、該スリットを有する電極と少なくともその一部が重畳し、
上記一对の櫛歯電極の一方の該スリットを有する電極との重畳領域は、該一对の櫛歯電極
の他方の該スリットを有する電極との重畳領域よりも小さく、本発明の液晶駆動方法は、
上記一对の櫛歯電極の一方が、上記一对の櫛歯電極の他方よりも印加電圧の絶対値が高い
駆動操作を実行して液晶の配向方向を基板主面に対して垂直方向又は水平方向に揃えるこ
とが好ましい。これによっても、例えば黒表示時等の電界の歪みを低減する等して、コン
トラスト比を向上することができる。

【0031】

上記液晶駆動方法は、上下基板にそれぞれ配置された電極間に電位差を生じさせるときに
上述した駆動操作を実行して液晶の配向方向を基板主面に対して垂直方向に揃えることが
好ましい。

液晶が正の誘電率異方性を有する液晶分子から構成される場合は、上記駆動操作により液
晶を基板主面に対して垂直方向に配向するように変化させることになる。液晶を基板主面
に対して垂直方向に配向するように変化させるとは、本発明の技術分野において、液晶を
基板主面に対して実質的に垂直方向に配向するように変化させると言えるものであればよ
い。

【0032】

上記液晶駆動方法は、上下基板の一方に配置された上記液晶層側と反対側の電極と、上下
基板の他方に配置された電極との間に電位差を生じさせるときに上述した駆動操作を実行
することが好ましい。

【0033】

上記上下基板の他方は、誘電体層を有することが好ましい。上記誘電体層の厚さ d_c は
、 $3.5\mu\text{m}$ 以下であることが好ましい。より好ましくは、 $2\mu\text{m}$ 以下である。なお、下
限值に関しては、 $1\mu\text{m}$ 以上であることが好ましい。

【0034】

上記第1の電極対は、例えば一对の櫛歯電極であることが好ましく、基板主面を平面視したときに、2つの櫛歯電極が対向するように配置されているものであることがより好ましい。これら櫛歯電極により櫛歯電極間で横電界を好適に発生させることができるため、液晶層が正の誘電率異方性を有する液晶分子を含むときは、立上がり時の応答性能及び透過率が優れたものとなり、液晶層が負の誘電率異方性を有する液晶分子を含むときは、立下がり時において横電界によって液晶分子を回転させて高速応答化することができる。上記一对の櫛歯電極は、基板主面を平面視したときに、櫛歯部分がそれぞれ沿っていることが好ましい。中でも、一对の櫛歯電極の櫛歯部分がそれぞれ略平行であること、言い換えれば、一对の櫛歯電極がそれぞれ複数の略平行なスリットを有することが好適である。また、通常は、1つの櫛歯電極が2つ以上の櫛歯部分を有するものである。

10

【0035】

上記第2の電極対は、例えば基板間に電位差を付与することができるものであることが好ましい。これにより、液晶層が正の誘電率異方性を有する液晶分子を含むときの立下がり時、並びに、液晶層が負の誘電率異方性を有する液晶分子を含むときの立上がり時において基板間の電位差で縦電界を発生させ、電界によって液晶分子を回転させて高速応答化することができる。例えば立下がり時において、上下基板間で生じる電界により、液晶層における液晶分子が基板主面に対して垂直方向になるように回転させて高速応答化することができる。上記第1の電極対は、上下基板のいずれか一方に配置された一对の櫛歯電極であり、上記第2の電極対は、上下基板のそれぞれに配置された対向電極であることが特に好ましい。

20

【0036】

上記上下基板の他方に配置された電極は、面状であることが好ましい。また、上記上下基板の一方に配置された液晶層側と反対側の電極は、面状であることが好ましい。

これにより、より好適に縦電界を発生させることができる。本明細書中、面状電極とは、複数の画素内で電氣的に接続された形態を含み、例えば、すべての画素内で電氣的に接続された形態、同一の画素列内で電氣的に接続された形態等が好適なものとして挙げられる。面状とは、本発明の技術分野において面形状といえるものであればよく、その一部の領域にリブやスリット等の配向規制構造体を有していたり、基板主面を平面視したときに画素の中心部分に当該配向規制構造体を有していたりしてもよいが、実質的に配向規制構造体を有さないものが好適である。また、横電界・縦電界を好適に印加するうえで、液晶層側の電極（上層電極）を第1の電極対とし、液晶層側と反対側の電極（下層電極）を第2の電極対の一方とする形態が特に好ましい。例えば、第1の電極対の下層（第2基板からみて液晶層と反対側の層）に絶縁層を介して第2の電極対の一方を設けることができる。更に、上記第2の電極対の一方は、各画素単位で独立であってもよいが、すべての画素内で電氣的に接続されているものであってもよく、同一の画素列内で電氣的に接続されているものであってもよい。そして、上記第2の電極対の一方は、少なくとも、基板主面を平面視したときに第2の電極対の他方と重畳する箇所が面状であることが好ましい。

30

【0037】

本発明の液晶駆動方法に係る一对の櫛歯電極は、同一の層に設けられていてもよく、また、本発明の効果を発揮できる限り、異なる層に設けられていてもよいが、一对の櫛歯電極は、同一の層に設けられていることが好ましい。一对の櫛歯電極が同一の層に設けられているとは、それぞれの櫛歯電極が、その液晶層側、及び／又は、液晶層側と反対側において、共通する部材（例えば、絶縁層、液晶層等）と接していることを言う。

40

【0038】

上記液晶は、電圧無印加時に基板主面に対して垂直方向に配向する液晶分子を含むことが好ましい。なお、基板主面に対して垂直方向に配向するとは、本発明の技術分野において、基板主面に対して垂直方向に配向するといえるものであればよく、実質的に垂直方向に配向する形態を含む。上記液晶は、閾値電圧未満で基板主面に対して垂直方向に配向する液晶分子から実質的に構成されるものであることが好適である。上記「電圧無印加時に」は、本発明の技術分野において実質的に電圧が印加されていないといえるものであればよ

50

い。このような垂直配向型の液晶は、広視野角、高コントラスト比の特性等を得るのに有利な方式であり、その適用用途が拡大しているものである。

【0039】

上記第1の電極対は、閾値電圧以上で異なる電位とすることができることが好ましい。例えば、明状態の透過率を100%に設定したとき、5%の透過率を与える電圧値を意味する。閾値電圧以上で異なる電位とすることができるとは、閾値電圧以上で異なる電位とする駆動操作を実現できるものであればよく、これにより液晶層に印加する電界を好適に制御することが可能となる。異なる電位の好ましい上限値は、例えば20Vである。異なる電位とすることができる構成としては、例えば、第1の電極対のうち、一方の電極をあるTFTで駆動すると共に、他方の電極を、別のTFTで駆動したり、該他方の電極の下層電極と導通させたりすることにより、第1の電極対をそれぞれ異なる電位とすることができる。上記第1の電極対が一对の櫛歯電極である場合は、一对の櫛歯電極における櫛歯部分の幅は、例えば2 μ m以上が好ましい。また、櫛歯部分と櫛歯部分との間の幅（本明細書中、スペースともいう。）は、例えば2 μ m～7 μ mであることが好ましい。

10

【0040】

上記液晶は、第1の電極対の電位差が閾値電圧以上となることにより、基板主面に対して水平成分を含んで配向するものであることが好ましい。水平方向に配向するとは、本発明の技術分野において水平方向に配向するといえるものであればよい。これにより、高速応答化できるとともに、液晶が正の誘電率異方性を有する液晶分子（ポジ型液晶分子）を含む場合に、透過率を向上することができる。上記液晶は、閾値電圧以上で基板主面に対して水平方向に配向する液晶分子から実質的に構成されるものであることが好適である。

20

【0041】

上記液晶は、正の誘電率異方性を有する液晶分子（ポジ型液晶分子）を含むことが好ましい。正の誘電率異方性を有する液晶分子は、電界を印加した場合に一定方向に配向されるものであり、配向制御が容易であり、より高速応答化することができる。また、上記液晶層は、負の誘電率異方性を有する液晶分子（ネガ型液晶分子）を含むこともまた好ましい。これにより、より透過率を向上することができる。すなわち、高速応答化の観点からは、上記液晶分子が正の誘電率異方性を有する液晶分子から実質的に構成されることが好適であり、透過率の観点からは、上記液晶分子が負の誘電率異方性を有する液晶分子から実質的に構成されることが好適であるといえる。

30

なお、上記液晶層が、負の誘電率異方性を有する液晶分子を含む場合は、本発明に係る駆動操作で白表示になる。上下電極に同一電界を印加した場合、電圧の歪みが発生するので、上層電極のエッジ付近で電界が歪み、液晶の方位角が変わってしまう。本発明に係る駆動操作を適用し、液晶層側と反対側の電極が、該液晶層側の電極よりも印加電圧の絶対値が高い駆動操作を実行することで、電界の歪みがなくなり、すべての液晶が同一方向に倒れやすくなるため、透過率が高くなるという作用効果を発揮することができる。

【0042】

上記上下基板は、少なくとも一方の液晶層側に、通常は配向膜を有する。該配向膜は、垂直配向膜であることが好ましい。また、該配向膜としては、有機材料、無機材料から形成された配向膜、光活性材料から形成された光配向膜、ラビング等によって配向処理がなされた配向膜等が挙げられる。なお、上記配向膜は、ラビング処理等による配向処理がなされていない配向膜であってもよい。有機材料、無機材料から形成された配向膜、光配向膜等の、配向処理が必要ない配向膜を用いることによって、プロセスの簡略化によりコストを削減するとともに、信頼性及び歩留まりを向上することができる。また、ラビング処理を行った場合、ラビング布等からの不純物混入による液晶汚染、異物による点欠陥不良、液晶パネル内でラビングが不均一であるために表示ムラが発生する等のおそれがあるが、これら不利点も無いものとすることができる。また、上記上下基板は、少なくとも一方の液晶層側と反対側に、偏光板を有することが好ましい。該偏光板は、円偏光板が好ましい。このような構成により、透過率改善効果を更に発揮することができる。該偏光板は、直線偏光板であることもまた好ましい。このような構成により、視野角特性を優れたものと

40

50

することができる。

【0043】

本発明の液晶駆動方法は、縦電界発生時においては、第2の電極対の電極間（例えば、上下基板のそれぞれに配置された対向電極間）に、第1の電極対の電極間（例えば、上下基板のいずれか一方に配置された一对の櫛歯電極間）よりも高い電位差を生じさせることが好ましい。

【0044】

なお、本発明の駆動方法は、縦電界発生後に、第1の電極対及び第2の電極対の全電極間に実質的に電位差を生じさせない駆動操作を実行する形態（初期化工程）を含むものであってもよく、含まないものであってもよい。初期化工程を含む場合は、第1の電極対及び第2の電極対の少なくとも一方（例えば、一对の櫛歯電極）のエッジ付近における液晶の配向を制御して、透過率をより好適に制御することができる。初期化工程を含まない場合は、透過率を優れたものとしたうえで、駆動操作を簡便なものとする事ができる。

また本発明に係る駆動操作は、縦電界発生時に行うものであるが、上層電極と下層電極とが同一の電位で縦電界を発生させた後に行うものであってもよい。

【0045】

また横電界発生時においては、通常、少なくとも第1の電極対の電極間（例えば、上下基板のいずれか一方に配置された一对の櫛歯電極間）に、電位差を生じさせる。例えば、第1の電極対の電極間に、第2の電極対の電極間（例えば、上下基板のそれぞれに配置された対向電極間）よりも高い電位差を生じさせる形態とすることができる。また、櫛歯間の横電界により低階調表示を行う場合は、第1の電極対の電極間に、第2の電極対の電極間よりも低い電位差を生じさせる形態とすることもできる。

【0046】

本発明の液晶表示パネルが備える上下基板は、通常は液晶を挟持するための一对の基板であり、例えば、ガラス、樹脂等の絶縁基板を母体とし、絶縁基板上に配線、電極、カラーフィルタ等を作り込むことで形成される。

【0047】

なお、上記第1の電極対の少なくとも一方が画素電極であること、上記第1の電極対を備える基板がアクティブマトリクス基板であることが好適である。また、本発明の液晶駆動方法は、透過型、反射型、半透過型のいずれの液晶表示装置にも適用することができる。

【0048】

本発明はまた、本発明の液晶駆動方法を用いて駆動される液晶表示装置でもある。本発明の液晶表示装置における液晶駆動方法の好ましい形態は、上述した本発明の液晶駆動方法の好ましい形態と同様である。また、本発明の液晶駆動方法は、フィールドシーケンシャル方式の液晶表示装置に適用することが特に好ましい。液晶表示装置の用途としては、パーソナルコンピュータ、テレビジョン、カーナビゲーション等の車載用の機器、携帯電話等の携帯情報端末のディスプレイ、立体表示が可能な表示装置等が挙げられ、特に、カーナビゲーション等の車載用の機器等の低温環境下等で用いられる機器、立体表示が可能な表示装置に適用されることが好ましい。

【0049】

本発明の液晶駆動方法及び液晶表示装置の構成としては、このような構成要素を必須として形成されるものである限り、その他の構成要素により特に限定されるものではなく、液晶駆動方法及び液晶表示装置に通常用いられるその他の構成を適宜適用することができる。

【0050】

上述した各形態は、本発明の要旨を逸脱しない範囲において適宜組み合わせられてもよい。

【発明の効果】

【0051】

本発明の液晶駆動方法及び液晶表示装置によれば、十分に高速応答化すると共に、電界の歪みを低減して、黒表示時に透過率を十分に低下させる等、コントラスト比を十分に優れ

10

20

30

40

50

たものとすることができる。

【図面の簡単な説明】

【0052】

【図1】参考例1の液晶駆動方法における横電界発生時の液晶表示装置を示す断面模式図である。

【図2】参考例1の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。

【図3】実施形態1の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。

【図4】実施形態1に係る黒表示時の電圧（V）に対する輝度（cd/m²）を示すグラフである。

10

【図5】実施形態1の変形例の液晶表示装置を示す断面模式図である。

【図6】実施形態2の液晶駆動方法における縦電界発生時の液晶表示装置の断面模式図である。

【図7】実施形態2に係る黒表示時の電圧（V）に対する輝度（cd/m²）を示すグラフである。

【図8】実施形態3の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。

【図9】実施形態3に係る黒表示時の電圧（V）に対する輝度（cd/m²）を示すグラフである。

20

【図10】実施形態4の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。

【図11】実施形態4に係る電圧印加方法に依存する黒表示時の透過率を示す棒グラフである。

【図12】比較例1の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。

【図13】比較例2の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。

【図14】実施形態4の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。

30

【図15】実施形態1の駆動方法に用いられる別の液晶表示装置の断面模式図である。

【図16】図15のスペース部の領域を表す回路図である。

【図17】図15のライン部の領域を表す回路図である。

【図18】実施形態3の液晶表示装置の断面模式図である。

【図19】図18のスペース部の領域を表す回路図である。

【図20】図18のライン部の領域を表す回路図である。

【図21】三層電極を用いた液晶駆動方法における縦電界発生時の液晶表示装置の断面模式図である。

【図22】本発明の液晶駆動方法における縦電界発生時の液晶表示装置の断面模式図である。

40

【図23】液晶駆動方法における初期化工程を行った直後の液晶表示装置を示す断面模式図である。

【図24】本実施形態の液晶駆動方法に用いられる液晶表示装置の一例を示す断面模式図である。

【図25】本実施形態に用いられるアクティブ駆動素子周辺の平面模式図である。

【図26】本実施形態に用いられるアクティブ駆動素子周辺の断面模式図である。

【図27】参考例2の液晶駆動方法における縦電界発生時の液晶表示装置の断面模式図である。

【発明を実施するための形態】

【0053】

50

以下に実施形態を掲げ、本発明を図面を参照して更に詳細に説明するが、本発明はこれらの実施形態のみに限定されるものではない。本明細書中、画素とは、特に明示しない限り、絵素（サブ画素）であってもよい。また、液晶層を挟持する一对の基板を上下基板ともいい、これらのうち、表示面側の基板を上側基板ともいい、表示面と反対側の基板を下側基板ともいう。更に、基板に配置される電極のうち、表示面側の電極を上層電極ともいい、表示面と反対側の電極を下層電極ともいう。そして、本実施形態の回路基板（下側基板）を、薄膜トランジスタ素子（TFT）を有すること等から、TFT基板又はアレイ基板ともいう。なお、実施形態1～4では、立上がり（横電界印加）・立下がり（縦電界印加）の両方において、TFTをオン状態にして一对の櫛歯電極の少なくとも一方の電極（画素電極）に電圧を印加しており、当該形態が表示速度等の観点から好ましい。

10

【0054】

なお、各実施形態において、同様の機能を発揮する部材及び部分は百の位を変更したことを除いて概ね同じ符号を付している。また、図中、特に断らない限り、（i）は、下側基板の上層にある櫛歯電極の一方の電位を示し、（i i）は、下側基板の上層にある櫛歯電極の他方の電位を示し、（i i i）は、下側基板の下層の面状電極の電位を示し、（i v）は、上側基板の面状電極の電位を示す。二対の電極が（i）と（i i）、（i i i）と（i v）から構成されることが好ましいが、これ以外の形態であっても、本発明の効果を発揮することができる。

【0055】

参考例1

20

図1は、参考例1の液晶駆動方法における横電界発生時の液晶表示装置を示す断面模式図である。図2は、参考例1の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。

図1及び図2において、点線は、発生する電界の向きを示す。参考例1に係る液晶表示装置は、正の誘電率異方性を有する液晶（ポジ型液晶）である液晶分子31を用いた垂直配向型の3層電極構造（ここで、第2層目に位置する下側基板の上層電極は、一对の櫛歯電極である。）を有する。立上がりは、図1に示すように、一对の櫛歯電極16（例えば、電位0Vである櫛歯電極17と電位14Vである櫛歯電極19とからなる）間の電位差14Vで発生する横電界により、液晶分子を回転させる。このとき、基板間（電位7Vである下層電極13と電位7Vである対向電極23との間）の電位差は実質的に生じていない。

30

【0056】

また、立下がり、図2に示すように、基板間（例えば、それぞれ電位14Vである下層電極13、櫛歯電極17、及び、櫛歯電極19と、電位7Vである対向電極23との間）の電位差約7Vで発生する縦電界により、液晶分子を回転させる。このとき、一对の櫛歯電極16（例えば、電位14Vである櫛歯電極17と電位14Vである櫛歯電極19とからなる）間の電位差は実質的に生じていない。

【0057】

立上がり、立下がり共に電界によって液晶分子を回転させることにより、高速応答化する。すなわち、立上がりでは、一对の櫛歯電極間の横電界でオン状態として高透過率化し、立下がりでは、基板間の縦電界でオン状態として高速応答化することができる。

40

【0058】

実施形態1（上層電極と下層電極との間がパッシベーション層〔PAS〕の場合）

図3は、実施形態1の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。実施形態1は、参考例1における下層電極13、櫛歯電極17、及び、櫛歯電極19の電位14Vを、図3に示したように変更する。実施形態1は、参考例1と同様の高透過率化・高速応答化の効果を発揮できるとともに、更に後述する効果を発揮することができる。

【0059】

図4は、実施形態1に係る黒表示時の電圧（V）に対する輝度（cd/m²）を示すグラ

50

フである。

実験条件は、以下の通りである。

上層電極（一对の櫛歯電極）におけるライン／スペース＝ $2.5\mu\text{m}/3\mu\text{m}$

液晶層： $\varepsilon_{\perp}$ （液晶の分子軸と直交方向の誘電率）＝4、液晶層厚 $d_{lc}=3.7\mu\text{m}$

パッシベーション層（ SiO_2 ）：誘電率 $\varepsilon_{pas}=6.8$ 、層厚 $d_{pas}=0.3\mu\text{m}$

オーバーコート層（OC層とも言う。）は設けられていない。

電圧：

上層電極の一方（i）；7V～7.5V

上層電極の他方（ii）；7V～7.5V

下層電極（iii）；7.5V

対向電極（iv）；0V

上層電極（i）と（ii）とを、7V～7.5Vの間でふりながら透過率を計測した。

上層電極（i）及び（ii）が7.3Vのとき、最も黒透過率が低くなった。故に、下層電極（iii）が7.5Vの場合は、上層電極が下層電極より0.2V低いときが、液晶の配向方向を揃えることができ、コントラスト比が最もよくなった。逆に、上層電極（i）及び（ii）が7.5Vの場合は、下層電極の電圧を0.21V高くしても、同じ効果が得られる。

【0060】

図5は、実施形態1の変形例の液晶表示装置を示す断面模式図である。

実施形態1では、上層電極が（i）と（ii）とで分かれている場合で実験しているが、上層電極が一つ（スリット電極117s）でもよい。黒表示時（立下がり時の）シミュレーション結果は、上層電極が2つに分かれている場合と同一になり、実施形態1と同様に、黒表示時の輝度を低減し、コントラスト比を向上する効果を発揮することが可能である。

【0061】

なお、実施形態1、これ以降の実施形態、及び、参考例2では液晶として正の誘電率異方性を有する液晶分子から構成される液晶（ポジ型液晶）を用いており、ポジ型液晶を用いることが好ましい。なお、液晶として負の誘電率異方性を有する液晶分子から構成される液晶（ネガ型液晶）を用いる場合は、白表示時に本発明に係る駆動操作を適用する。すなわち、白表示時に、上層電極と下層電極に同一の電界を印加した場合、電圧の歪みが発生するので、上層電極のエッジ付近で電界が歪み、液晶の方位角が変わってしまう。本発明に係る駆動操作を適用することで、電界の歪みを低減することができ、すべての液晶が同一方向に倒れやすくなるため、透過率が高くなり、これによりコントラスト比を向上させることができる。なお、各電極は、ITO〔酸化インジウムスズ〕で構成されるものであるが、その他に、IZO〔酸化インジウム亜鉛〕で構成されるもの等を用いることができる。

また、本明細書中、一对の櫛歯電極の電位を（i）、（ii）で示し、下層基板の面状電極の電位を（iii）で示し、上層基板の面状電極の電位を（iv）で示す。

【0062】

実施形態1に係る液晶表示パネルは、図3に示されるように、アレイ基板10、液晶層30及び対向基板20（カラーフィルタ基板）が、液晶表示装置の背面側から観察面側に向かってこの順に積層されて構成されている。実施形態1の液晶表示装置は、後述する図2に示されるように、櫛歯電極間の電圧差が閾値電圧未満では一对の基板間の電位差で液晶分子を垂直配向させる。また、櫛歯電極間の電圧差が閾値電圧以上ではガラス基板11（下側基板）上に形成された上層電極である櫛歯電極17、19（一对の櫛歯電極16）間に発生する電界で、液晶分子を櫛歯電極間で水平方向に傾斜させることによって透過光量を制御する。面状の下層電極13（対向電極13）は、上層電極である櫛歯電極17、19（一对の櫛歯電極16）との間に絶縁層（パッシベーション層）15を挟んで形成される。絶縁層15には、例えば、酸化膜 SiO_2 を用いているが、その代わりに、窒化膜 SiN や、アクリル系樹脂等、または、それらの材料の組み合わせを使用することが可能

10

20

30

40

50

である。

【0063】

図3には示していないが、偏光板が、両基板の液晶層とは反対側に配置されている。偏光板としては、円偏光板又は直線偏光板のいずれも使用することが可能である。また、両基板の液晶層側にはそれぞれ配向膜が配置され、これら配向膜には、膜面に対して液晶分子を垂直に立たせるものである限り、有機配向膜又は無機配向膜のいずれであってもよい。

【0064】

走査信号線で選択されたタイミングで、映像信号線から供給された電圧を薄膜トランジスタ素子(TFT)を通じて、液晶を駆動する櫛歯電極19に印加する。なお、本実施形態では櫛歯電極17と櫛歯電極19とは同層に形成されており、同層に形成される形態が好適であるが、櫛歯電極間に電圧差を発生させて横電界を印加し、透過率を向上するという本発明の効果を発揮できる限り、別層に形成されるものであってもよい。櫛歯電極19は、コンタクトホールを介してTFTから伸びているドレイン電極と接続されている。なお、図3では、下層電極13、対向電極23が面状形状である。

【0065】

本実施形態では、櫛歯電極の電極幅Lは $2.5\mu\text{m}$ であるが、例えば $2\mu\text{m}$ 以上が好ましい。櫛歯電極の電極間隔Sは、 $3\mu\text{m}$ であるが、例えば $2\mu\text{m}$ 以上が好ましい。なお、好ましい上限値は、例えば $7\mu\text{m}$ である。また、電極間隔Sと電極幅Lとの比(L/S)としては、例えば $0.4\sim 3$ であることが好ましい。より好ましい下限値は、 0.5 であり、より好ましい上限値は、 1.5 である。

【0066】

セルギャップ d_{lc} は、 $3.7\mu\text{m}$ であるが、 $2\mu\text{m}\sim 7\mu\text{m}$ であればよく、当該範囲内であることが好適である。セルギャップ d_{lc} (液晶層の厚み)は、本明細書中、液晶表示パネルにおける液晶層の厚みを平均して算出されるものであることが好ましい。

【0067】

なお、実施形態1の液晶表示パネルを備える液晶表示装置は、通常の液晶表示装置が備える部材(例えば、光源等)を適宜備えることができる。後述する実施形態においても同様である。

【0068】

実施形態2(電極間が絶縁層[JAS]の場合)

図6は、実施形態2の液晶駆動方法における縦電界発生時の液晶表示装置の断面模式図である。

実施形態2は、絶縁層の条件を変更し、電極への印加電圧を変更した以外は、実施形態1と同様にして測定したものである。

【0069】

図7は、実施形態2に係る黒表示時の電圧(V)に対する輝度(cd/m^2)を示すグラフである。

実験条件は、以下の通りである。

上層電極(一对の櫛歯電極)におけるライン/スペース= $2.5\mu\text{m}/3\mu\text{m}$

液晶層:液晶の分子軸と直交方向の誘電率 $\epsilon_{\perp}=4$ 、液晶層厚 $d_{lc}=3.7\mu\text{m}$

絶縁層(JAS):誘電率 $\epsilon_{jas}=3.8$ 、層厚 $d_{jas}=1.5\mu\text{m}$

オーバーコート層は設けられていない。

電圧:

上層電極の一方(i); $2\text{V}\sim 7.5\text{V}$

上層電極の他方(ii); $2\text{V}\sim 7.5\text{V}$

下層電極(iii); 7.5V

対向電極(iv); 0V

上層電極(i)と(ii)とを、 $2\text{V}\sim 7.5\text{V}$ の間でふりながら透過率を計測した。

上層電極の(i)及び(ii)が 3V のときが、最も黒透過率が低くなった。故に、下層電極(iii)が 7.5V の場合は、上層電極が下層電極より 4.5V 低いときがコント

10

20

30

40

50

ラスト比がもっともよくなった。逆に、上層電極 (i)、(i i) が 7.5 V の場合は、下層電極 (i i i) の電圧を 11.25 V 高くしても同じ効果が得られる。

【0070】

実施形態 2 では、上層電極が (i) と (i i) とで分かれている場合で実験しているが、上層電極が一つでもよい。黒表示時 (立下がり時の) シミュレーション結果は、上層電極が 2 つに分かれている場合と同一になり、実施形態 2 と同様に、黒表示時の輝度を低減し、コントラスト比を向上する効果を発揮することが可能である。

【0071】

実施形態 2 において、上層電極の電圧 V_1 と下層電極の電圧 V_2 の関係は、下記式：

$$V_1 / V_2 \propto C_1 / (C_1 + C_2)$$

の通りとなる。すなわち、誘電膜の誘電率と厚さ、面積に比例する (詳しくは後述する「計算式」を参照。)。

【0072】

なお、実施形態 2 に係る図の参照番号は、百の位に 1 を付した以外は、実施形態 1 に係る図に示したものと同様である。

【0073】

実施形態 3 (オーバーコート層がある場合)

図 8 は、実施形態 3 の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。実施形態 3 は、対向基板 220 側にオーバーコート層 225 を設け、電極への印加電圧を変更した以外は、実施形態 1 と同様にして測定したものである。

【0074】

図 9 は、実施形態 3 に係る黒表示時の電圧 (V) に対する輝度 (cd/m^2) を示すグラフである。

実験条件は、以下の通りである。

対向電極の液晶層側にオーバーコート層が設けられている。

上層電極 (一对の櫛歯電極) におけるライン/スペース = $2.5 \mu\text{m} / 3 \mu\text{m}$

液晶層：液晶の分子軸と直交方向の誘電率 $\epsilon_{\perp} = 4$ 、液晶層厚 $d_{lc} = 3.7 \mu\text{m}$

パッシベーション層 (SiO_2)：誘電率 $\epsilon_{pas} = 6.8$ 、層厚 $d_{pas} = 0.3 \mu\text{m}$

オーバーコート層：誘電率 $\epsilon_{oc} = 3.8$ 、層厚 $d_{oc} = 1.5 \mu\text{m}$

電圧：

上層電極の一方 (i)；7 V ~ 7.5 V

上層電極の他方 (i i)；7 V ~ 7.5 V

下層電極 (i i i)；7.5 V

対向電極 (i v)；0 V

上層電極 (i) と (i i) とを、7 V ~ 7.5 V の間でふりながら透過率を計測した。

上層電極の (i) 及び (i i) が 7.3 V のときが、最も黒透過率が低くなった。故に、下層電極 (i i i) が 7.5 V の場合は、上層電極が下層電極より 0.2 V 低いときがコントラスト比がもっともよくなった。逆に、上層電極 (i)、(i i) が 7.5 V の場合は、下層電極 (i i i) の電圧を 0.21 V 高くしても同じ効果が得られる。以上より、OC の有無で上層電極に印加する最適電圧は変化しないことが分かった。

【0075】

実施形態 3 では、上層電極が (i) と (i i) とで分かれている場合で実験しているが、上層電極が一つでもよい。黒表示時 (立下がり時の) シミュレーション結果は、上層電極が 2 つに分かれている場合と同一になり、実施形態 3 と同様に、黒表示時の輝度を低減し、コントラスト比を向上する効果を発揮することが可能である。

【0076】

実施形態 4 (下層スリットがある場合)

図 10 は、実施形態 4 の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。実施形態 4 は、下側基板の下層電極 313 にスリットを設け、電極への印加電圧を変更した以外は、実施形態 3 と同様にして測定したものである。実施形態 4 では、

一方の櫛歯電極 317 が下層電極 313 と重畳しないか、又は、その一部が重畳し、他方の櫛歯電極 319 が下層電極 313 と少なくともその一部が重畳しており、櫛歯電極 317 と下層電極 313 との重畳領域は、櫛歯電極 319 と下層電極 313 との重畳領域よりも小さく、このような形態において、後述するように、液晶の配向方向を基板主面に対して垂直方向に配向するように駆動するとき、櫛歯電極 317 が、櫛歯電極 319 よりも印加電圧の絶対値が高い駆動操作を実行するものである。本発明の効果を顕著なものとすることができる点でこのような形態が好ましい。

なお、本発明は、櫛歯間（スペースと重畳する箇所）だけに下層電極を配置する設計にも適用することができるが、電圧設定は下層スリットを設けない場合に近いものとなる。

【0077】

図 11 は、実施形態 4 に係る電圧印加方法に依存する黒表示時の透過率を示す棒グラフである。

実験条件は、以下の通りである。

上層電極（一対の櫛歯電極）におけるライン／スペース＝2.5 μm / 3 μm

下層スリット幅：1.75 μm

液晶層：液晶の分子軸と直交方向の誘電率 $\epsilon_{\perp} = 4$ 、液晶層厚 $d_{lc} = 3.7 \mu\text{m}$

パッシベーション膜（ SiO_2 ）：誘電率 $\epsilon_{pas} = 6.8$ 、厚さ $d_{pas} = 0.3 \mu\text{m}$

オーバーコート層：誘電率 $\epsilon_{oc} = 3.8$ 、層厚 $d_{oc} = 1.5 \mu\text{m}$

電圧：

上層電極の一方（i）；7V～7.5V

上層電極の他方（ii）；7V～7.5V

下層電極（iii）；7.5V

対向電極（iv）；0V

下層電極にスリットを設けることで、白透過率は良くなるが、黒透過率は悪くなる（図 13 参照。）

改善方法として、その 1：（i）、（ii）<（iii）とする方法（実施形態 1～3 と同様）、

その 2：（ii）<（i）とする方法（図 14 参照）が好適なものとして挙げられる。上記その 1 とその 2 との組み合わせとすることが特に好ましい。

【0078】

実験結果は、以下の通りである。

電圧印加方法 B：（i）＝7.3V、（ii）＝7.1V、（iii）＝7.5V の時で黒状態を測定した。図 11 に示されるように、電圧印加方法 B の時の透過率（黒表示時の透過率）は、電圧印加方法 A：（ii）＝7.5V、（iii）＝7.5V、（iii）＝7.5V の時の透過率（黒表示時の透過率）より、約半分となり、コントラスト比が倍良くなることを確認した。

【0079】

（実施形態 4 の原理）

図 12 は、比較例 1 の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。下層電極にスリットがなければ、下層電極にスリットがあるものと比べれば、電界はあまり歪まないため、コントラスト比は、比較的高いものとなる。なお、比較例 1 と参考例 1 は、ともに先願に記載の二対の電極によって電界オン－電界オンのスイッチングを行う液晶表示装置に係るものである。

【0080】

図 13 は、比較例 2 の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。下層電極にスリットを設けた場合、下層電極がない箇所（基板主面を平面視したときに、下層電極と重畳しない箇所）は、縦電界が印加されない。このとき、当該箇所には、図 13 のように下層電極がある所から斜めに電界がかかるため、下層電極のスリット上の液晶（図 13 中、一点鎖線で囲んだ部分の液晶分子）はより大きく傾き、コントラスト比がより低下する。

【0081】

図14は、実施形態4の液晶駆動方法における縦電界発生時の液晶表示装置を示す断面模式図である。

上層電極である一对の櫛歯電極の一方(i)(下層電極間のスリットと重畳する電極)に印加する電圧を、当該一对の櫛歯電極の他方(ii)(下層電極と重畳する電極)に印加する電圧より大きくすることで、(i)と(ii)との間に横電界が発生する。この電界が、下層電極からの斜め電界を打ち消すため、液晶が垂直方向を向き、コントラスト比を改善することができる。

【0082】

計算式

10

液晶層と絶縁層との2層のとき(オーバーコート層がないとき)

図15は、実施形態1の駆動方法に用いられる別の液晶表示装置の断面模式図である。なお、図15中、スペース部の液晶層厚 $d_{lc}(S)$ と、ライン部の液晶層厚 $d_{lc}(L)$ とは、同一である。同様に、スペース部の絶縁層厚 $d_{pas}(S)$ と、ライン部の絶縁層厚 $d_{pas}(L)$ とは、同一である。図16は、図15のスペース部の領域を表す回路図である。図16中、 C_1 は、スペース部の液晶層に蓄積される容量を表し、 V_1 は、スペース部の液晶層に印加される電圧を表す。また、 C_2 は、スペース部のパッシベーション層に蓄積される容量を表し、 V_2 は、スペース部のパッシベーション層に印加される電圧を表す。図17は、図15のライン部の領域を表す回路図である。図17中、 C_3 は、ライン部の液晶層に蓄積される容量を表し、 V_3 は、ライン部の液晶層に印加される電圧を表す。

20

液晶層と絶縁層との2層のとき(オーバーコート層がないとき)、計算式は以下の通りである。

$$C = \varepsilon_0 \varepsilon \times S / d$$

$$C_{a11} = (C_1 + C_2) / (C_1 \times C_2)$$

$$V_1 = C_2 / (C_1 + C_2) \times V_3$$

$$V_2 = C_1 / (C_1 + C_2) \times V_3$$

なお、 $C_1 = C_3$ である。

また、 ε は、各層の誘電率を表す。 S は、各層の主面を平面視したときの面積を表す。 d は、各層の層厚(μm)を表す。

30

【0083】

誘電膜がパッシベーション膜の場合は、液晶： $\varepsilon_{\perp}$ (液晶の分子軸と直交方向の誘電率) $=4$ 、液晶セル厚 $d_{lc}=3.7\mu m$ であり、パッシベーション膜(SiO_2):誘電率 $\varepsilon_{pas}=6.8$ 、厚さ $d_{pas}=1.5\mu m$ である。なお、パッシベーション膜(SiO_2)の厚さが実施形態1とは異なる。また、上層電極(一对の櫛歯電極)におけるライン(L)/スペース(S)は、 $2.5\mu m/3\mu m$ である。下層電極に印加される電圧は、 $7.5V$ である。

【0084】

スペース部の液晶の電位 V_1 とライン部の液晶の電位 V_3 とが等しくなるとき、最もコントラスト比がよくなり、これが本実施形態の好適な形態の一つである。このとき、 V_1 と V_3 の関係は以下の式を満たす。

40

$$V_1 / V_3 \propto C_1 / (C_1 + C_2)$$

$$C_1, C_2 \propto \varepsilon_0 \varepsilon \times S / d$$

上記「 $\propto$ 」は、比例の関係を示す。後述する「 $\propto$ 」も同様である。上記2つの式は、膜厚や ε の値が変わったときに、電圧の挙動がどのようになるのかを示す。これらの数式で表される比例関係を満たすように電圧設定をすることで、最適電圧を設定できる。すなわち、このように電圧を設定することが、コントラスト比を特に向上できる点で、本発明の液晶駆動方法の特に好ましい形態である。

【0085】

液晶層、絶縁層及びオーバーコート層の3層のとき(オーバーコート層があるとき)

50

図18は、実施形態3の液晶表示装置の断面模式図である。なお、図18中、スペース部のオーバーコート層厚 $d_{oc}(S)$ と、ライン部のオーバーコート層厚 $d_{oc}(L)$ とは、同一である。同様に、スペース部の液晶層厚 $d_{lc}(S)$ と、ライン部の液晶層厚 $d_{lc}(L)$ とは、同一であり、スペース部の絶縁層厚 $d_{pas}(S)$ と、ライン部の絶縁層厚 $d_{pas}(L)$ とは、同一である。更に、図19は、図18のスペース部の領域を表す回路図である。図19中、 C_1 は、スペース部のオーバーコート層に蓄積される容量を表し、 V_1 は、スペース部のオーバーコート層に印加される電圧を表す。また、 C_2 は、スペース部の液晶層に蓄積される容量を表し、 V_2 は、スペース部の液晶層に印加される電圧を表す。更に、 C_3 は、スペース部のパッシベーション層に蓄積される容量を表し、 V_3 は、スペース部のパッシベーション層に印加される電圧を表す。図20は、図18のライン部の領域を表す回路図である。図20中、 C_4 は、ライン部のオーバーコート層に蓄積される容量を表し、 V_4 は、ライン部のオーバーコート層に印加される電圧を表す。また、 C_5 は、ライン部の液晶層に蓄積される容量を表し、 V_5 は、ライン部の液晶層に印加される電圧を表す。

10

液晶層、絶縁層及びオーバーコート層の3層のとき（オーバーコート層〔OC〕があるとき）、計算式は以下の通りである。

$$C = \epsilon_0 \epsilon \times S / d$$

$$C_{a11} = (C_1 + C_2) / (C_1 \times C_2 \times C_3)$$

$$V_1 = (C_2 \times C_3) / (C_1 \times C_2 + C_2 \times C_3 + C_1 \times C_3) \times V_{a11}$$

$$V_2 = (C_1 \times C_3) / (C_1 \times C_2 + C_2 \times C_3 + C_1 \times C_3) \times V_{a11}$$

$$V_3 = (C_1 \times C_2) / (C_1 \times C_2 + C_2 \times C_3 + C_1 \times C_3) \times V_{a11}$$

なお、 $V_{a11} = V_4 + V_5$ 、 $C_2 = C_5$ 、 $C_1 = C_4$ である。

20

【0086】

液晶層：液晶の分子軸と直交方向の誘電率 $\epsilon_{\perp} = 4$ 、液晶層厚 $d_{lc} = 3.7 \mu m$

パッシベーション層（ SiO_2 ）：誘電率 $\epsilon_{pas} = 6.8$ 、層厚 $d_{pas} = 0.3 \mu m$

オーバーコート層：誘電率 $\epsilon_{oc} = 3.8$ 、層厚 $d_{oc} = 1.5 \mu m$

また、上層電極（一对の櫛歯電極）におけるライン（L）／スペース（S）は、 $2.5 \mu m / 3 \mu m$ である。下層電極に印加される電圧は、 $7.5 V$ である。

スペース部の液晶の電位 V_2 とライン部の液晶の電位 V_5 とが等しくなるとき、最もコントラスト比がよくなり、これが本実施形態の好適な形態の一つである。この時、 V_2 と V_5 の関係は C_1 によらず一定となる。

30

$$V_2 / V_5 \propto C_2 / (C_2 + C_3)$$

【0087】

また立下がり時の応答速度を十分に速くする観点から、オーバーコート層の誘電率 ϵ_{oc} を高めることもまた好ましい。例えば、オーバーコート層の誘電率 ϵ_{oc} は、 3.0 以上であることが好ましい。なお、上限値に関しては、 9 以下であることが好ましい。

【0088】

本発明の各実施形態においては、酸化物半導体TFT（IGZO等）が好適に用いられる。この酸化物半導体TFTについて、以下に詳細に説明する。

【0089】

上記上下基板の少なくとも一方は、通常は薄膜トランジスタ素子を備える。上記薄膜トランジスタ素子は、酸化物半導体を含むことが好ましい。すなわち、薄膜トランジスタ素子においては、シリコン半導体膜の代わりに、酸化亜鉛等の酸化物半導体膜を用いてアクティブ駆動素子（TFT）の活性層を形成することが好ましい。このようなTFTを「酸化物半導体TFT」と称する。酸化物半導体は、アモルファスシリコンよりも高いキャリア移動度を示し、特性バラつきも小さいという特徴を有している。このため、酸化物半導体TFTは、アモルファスシリコンTFTよりも高速で動作でき、駆動周波数が高く、より高精細である次世代表示装置の駆動に好適である。また、酸化物半導体膜は、多結晶シリコン膜よりも簡便なプロセスで形成されるため、大面積が必要とされる装置にも適用できるという利点を奏する。

40

50

【0090】

本実施形態の液晶駆動方法を、特にFSD（フィールドシーケンシャル表示装置）で使用する場合に、以下の特徴が顕著なものとなる。

（１）画素容量が通常のVA（垂直配向）モードよりも大きい（図24は、本実施形態の液晶駆動方法に用いられる液晶表示装置の一例を示す断面模式図であるところ、図24中、矢印で示される箇所において、上層電極と下層電極との間に大きな容量が発生するため、画素容量が通常の垂直配向〔VA：Vertical Alignment〕モードの液晶表示装置より大きい。）。（２）RGBの3画素が1画素になるため、1画素の容量が3倍である。（３）更に、240Hz以上の駆動が必要のためゲートオン時間が非常に短い。

【0091】

更に、酸化物半導体TFT（IGZO等）を適用した場合のメリットは、以下の通りである。

上記（１）と（２）の理由より、52型で画素容量がUV2Aの240Hz駆動の機種の約20倍ある。

故に、従来のa-Siでトランジスタを作製するとトランジスタが約20倍以上大きくなり、開口率が十分にとれない課題があった。

IGZOの移動度はa-Siの約10倍であるため、トランジスタの大きさが約1/10になる。

カラーフィルタRGBを用いる液晶表示装置にあった3つのトランジスタが1つになっているので、a-Siとほぼ同等か小さいくらいで作製可能である。

上記のようにトランジスタが小さくなると、Cgdの容量も小さくなるので、その分ソースバスラインに対する負担も小さくなる。

【0092】

（具体例）

酸化物半導体TFTの構成図（例示）を、図25、図26に示す。図25は、本実施形態に用いられるアクティブ駆動素子周辺の平面模式図である。図26は、本実施形態に用いられるアクティブ駆動素子周辺の断面模式図である。なお、符号Tは、ゲート・ソース端子を示す。符号Csは、補助容量を示す。

酸化物半導体TFTの作製工程の一例（当該部）を、以下に説明する。

酸化物半導体膜を用いたアクティブ駆動素子（TFT）の活性層酸化物半導体層105a、105bは、以下のようにして形成できる。

まず、スパッタリング法を用いて、例えば厚さが30nm以上、300nm以下のIn-Ga-Zn-O系半導体（IGZO）膜を絶縁膜113iの上に形成する。この後、フォトリソグラフィにより、IGZO膜の所定の領域を覆うレジストマスクを形成する。次いで、IGZO膜のうちレジストマスクで覆われていない部分をウェットエッチングにより除去する。この後、レジストマスクを剥離する。このようにして、島状の酸化物半導体層105a、105bを得る。なお、IGZO膜の代わりに、他の酸化物半導体膜を用いて酸化物半導体層105a、105bを形成してもよい。

【0093】

次いで、基板111gの表面全体に絶縁膜107を堆積させた後、絶縁膜107をパターニングする。

具体的には、まず、絶縁膜113i及び酸化物半導体層105a、105bの上に、絶縁膜107として例えばSiO₂膜（厚さ：例えば約150nm）をCVD法によって形成する。

絶縁膜107は、SiO_y等の酸化物膜を含むことが好ましい。

【0094】

酸化物膜を用いると、酸化物半導体層105a、105bに酸素欠損が生じた場合に、酸化物膜に含まれる酸素によって酸素欠損を回復することが可能となるので、酸化物半導体層105a、105bの酸化欠損をより効果的に低減できる。ここでは、絶縁膜107としてSiO₂膜からなる単層を用いているが、絶縁膜107は、SiO₂膜を下層とし、

10

20

30

40

50

S i N x 膜を上層とする積層構造を有していてもよい。

絶縁膜 107 の厚さ（積層構造を有する場合には各層の合計厚さ）は、50 nm 以上、200 nm 以下であることが好ましい。50 nm 以上であれば、ソース・ドレイン電極のパターニング工程等において、酸化物半導体層 105 a、105 b の表面をより確実に保護できる。一方、200 nm を超えると、ソース電極やドレイン電極により大きい段差が生じるので、断線等を引き起こすおそれがある。

【0095】

また本実施形態における酸化物半導体層 105 a、105 b は、例えば Z n - O 系半導体（Z n O）、I n - G a - Z n - O 系半導体（I G Z O）、I n - Z n - O 系半導体（I Z O）、又は、Z n - T i - O 系半導体（Z T O）等からなる層であることが好ましい。中でも、I n - G a - Z n - O 系半導体（I G Z O）がより好ましい。

10

【0096】

なお、本モードは上記の酸化物半導体 T F T との組合せで一定の作用効果を奏するが、アモルファス S i T F T や多結晶 S i T F T 等公知の T F T 素子を用いて駆動させることも可能である。

【0097】

参考例 2

図 27 は、参考例 2 の液晶駆動方法における縦電界発生時の液晶表示装置の断面模式図である。図 27 は、電極が 2 層の場合の構造例である。図 27 は、対向電極が無い。液晶材はポジの液晶材料を用いる。初期配向が、垂直配向であっても、水平配向であってもよく、垂直配向の場合は T B A モード、水平配向の場合は F F S モードにそれぞれ好適に適用できる。このように、黒表示時に、全電極に ± 7 . 5 V を印加する代わりに、図 27 に例示するように、上層電極は下層電極より電圧を低くすることが望ましい。参考例 2 は、上記した以外の条件は、実施形態 1 と同様のものである。なお、参考例 2 においても、上述した酸化物半導体 T F T を好適に適用することができる。

20

【0098】

上述した本実施形態の液晶駆動方法を用いて駆動される液晶表示装置は、製造が容易で、高透過率化が達成可能である。また、フィールドシーケンシャル方式を実施可能な応答速度を実現できるものであり、フィールドシーケンシャル方式の液晶表示装置に適用することが特に好ましい。更に、車載用の表示装置等や、立体視可能な液晶表示装置（3 D の液晶表示装置）に適用することもまた好ましい。

30

【0099】

なお、T F T 基板及び対向基板において、S E M（Scanning Electron Microscope：走査型電子顕微鏡）等の顕微鏡観察により、本発明の液晶駆動方法及び液晶表示装置に係る電極構造等を確認することができる。また、駆動電圧を本発明の技術分野における通常の方法で検証して、本発明の液晶駆動方法等を確認することができる。

【0100】

上述した実施形態における各形態は、本発明の要旨を逸脱しない範囲において適宜組み合わせられてもよい。

【0101】

なお、本願は、2011 年 10 月 14 日に出願された日本国特許出願 2011-227410 号を基礎として、パリ条約ないし移行する国における法規に基づく優先権を主張するものである。該出願の内容は、その全体が本願中に参照として組み込まれている。

40

【符号の説明】

【0102】

10、110、210、310、410、510、610、710、810：アレイ基板
11、21、111、121、211、221、311、321、411、421、511、521、611、621、711、721、811、821：ガラス基板
13、113、213、313、413、513、613、713、813：下層電極
15、115、215、315、415、515、615、715、815：絶縁層

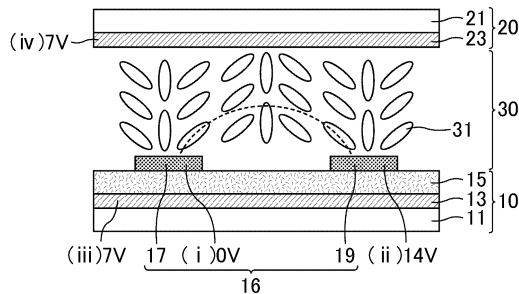
50

- 16：一対の櫛歯電極
 17、19、117、119、217、219、317、319、417、419、517、519、617、619、717、719、817、819：櫛歯電極
 20、120、220、420、520、620、720、820：対向基板
 23、123、223、323、423、523、623、723：対向電極
 30、130、230、430、530、630、730、830：液晶層
 31、431、531：液晶（液晶分子）
 101a：ゲート配線
 101b：補助容量配線
 101c：接続部
 111g：基板
 113i：絶縁膜（ゲート絶縁膜）
 105a、105b：酸化物半導体層（活性層）
 107：絶縁層（エッチングストップ、保護膜）
 109as、109ad、109b、115b：開口部
 111as：ソース配線
 111ad：ドレイン配線
 111c、117c：接続部
 113p：保護膜
 117pix：画素電極
 201：画素部
 202：端子配置領域
 Cs：補助容量
 T：ゲート・ソース端子

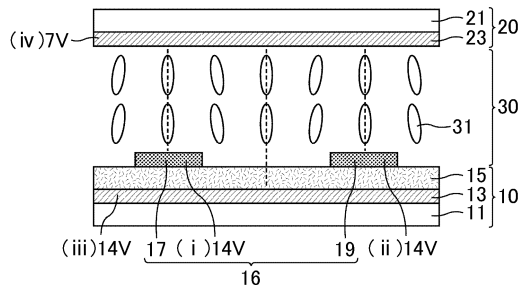
10

20

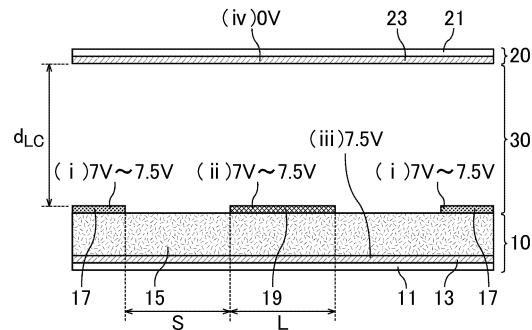
【図1】



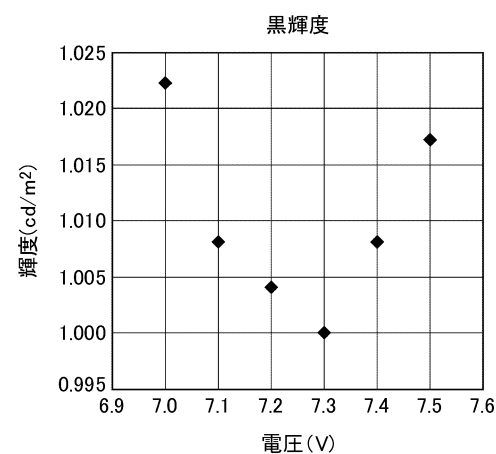
【図2】



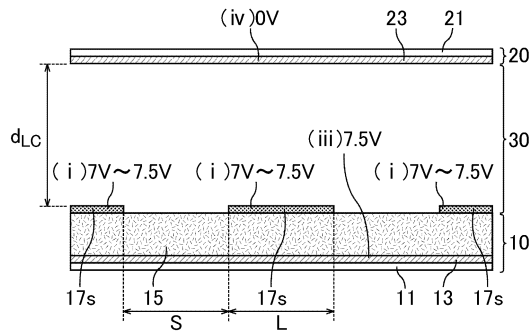
【図3】



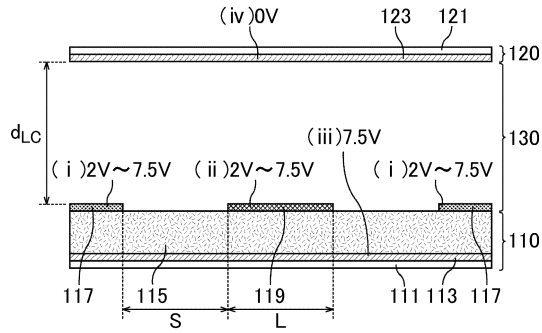
【図4】



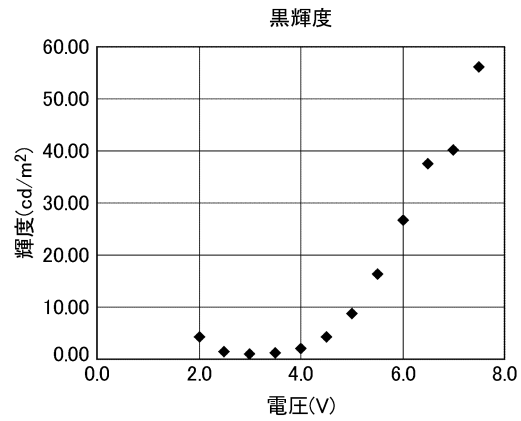
【図 5】



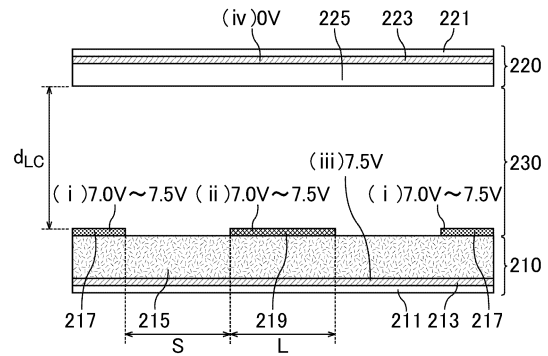
【図 6】



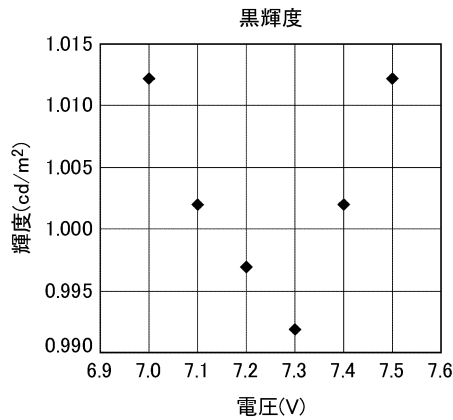
【図 7】



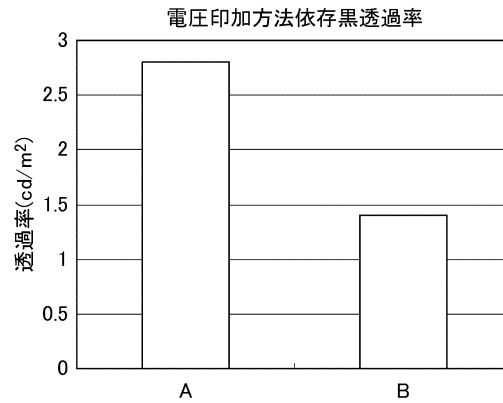
【図 8】



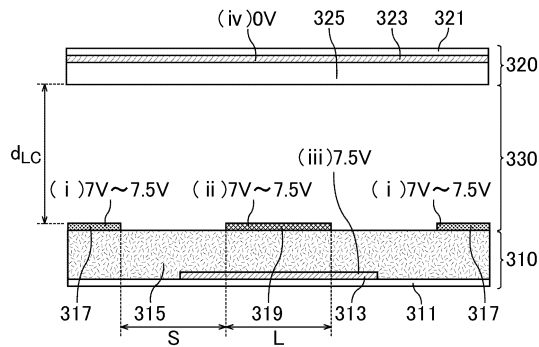
【図 9】



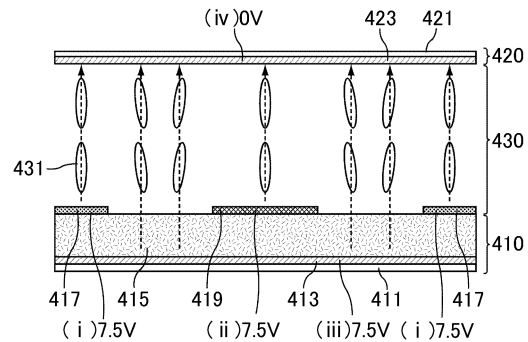
【図 1 1】



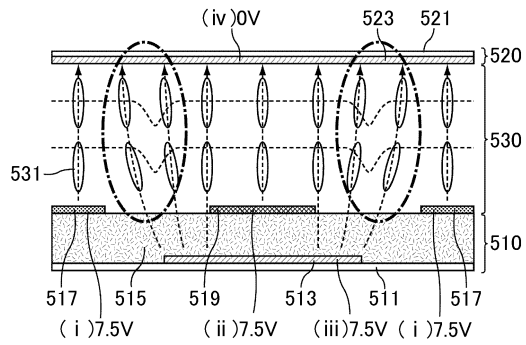
【図 1 0】



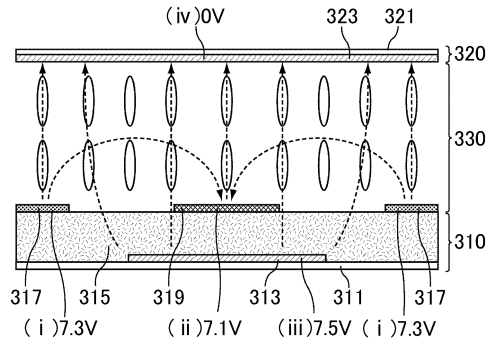
【図 1 2】



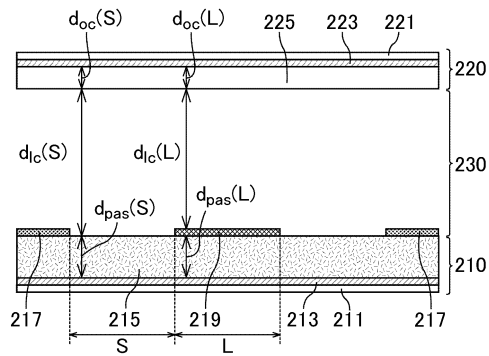
【図 13】



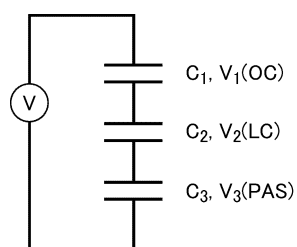
【図 14】



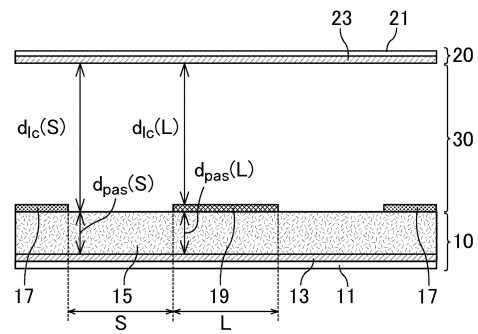
【図 18】



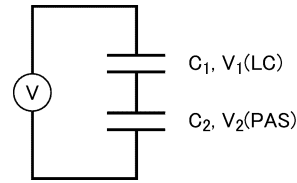
【図 19】



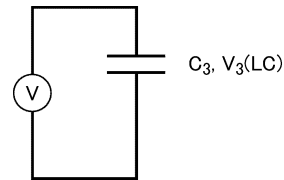
【図 15】



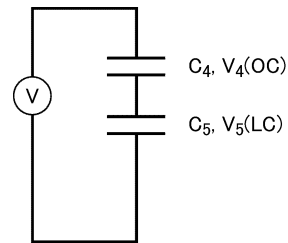
【図 16】



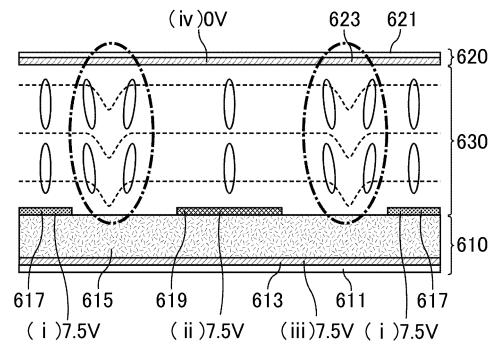
【図 17】



【図 20】



【図 21】



A cross-sectional view of a semiconductor device. The device consists of a substrate with several layers. From bottom to top, the layers are: a bottom electrode layer (819), a first insulating layer (811), a second insulating layer (813), a third insulating layer (815), and a top electrode layer (817). The top electrode layer (817) is divided into three regions: (i) $\pm 7.0V \sim \pm 7.5V$, (ii) $\pm 7.0V \sim \pm 7.5V$, and (iii) $\pm 7.5V$. A top electrode (821) is positioned above the substrate, and a gap (820) is formed between the top electrode (821) and the substrate. The substrate is labeled 820.

フロントページの続き

審査官 福村 拓

- (56)参考文献 特開2010-122572 (JP, A)
特開2004-354407 (JP, A)
特開2011-221400 (JP, A)
特表2006-523850 (JP, A)
台湾特許出願公開第201120518 (TW, A)
特開2002-365657 (JP, A)

- (58)調査した分野(Int.Cl., DB名)
G02F 1/133
G02F 1/1343
G02F 1/1368

专利名称(译)	液晶驱动方法和液晶显示装置		
公开(公告)号	JP5728587B2	公开(公告)日	2015-06-03
申请号	JP2013538521	申请日	2012-10-05
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
当前申请(专利权)人(译)	夏普公司		
[标]发明人	居山裕一 吉岡孝兼 津田和彦		
发明人	居山 裕一 吉岡 孝兼 津田 和彦		
IPC分类号	G02F1/133 G02F1/1368 G02F1/1343		
CPC分类号	G02F1/13306 G09G3/3648 G09G2300/0426 G09G2300/043 G09G2310/0235 G09G2320/0238 G09G2320/0252		
FI分类号	G02F1/133.575 G02F1/1368 G02F1/1343		
审查员(译)	福村 拓		
优先权	2011227410 2011-10-14 JP		
其他公开文献	JPWO2013054745A1		
外部链接	Espacenet		

摘要(译)

本发明是充分以及响应速度快，以减少电场的畸变，黑显示时充分地降低透光率，以提供一种液晶驱动方法和优异的足够的对比度。本发明中，而上，下基板的电极（17）（19），以及利用液晶层侧和所述电极（13）的相反侧驱动液晶的方法的布置液晶层侧，将所述液晶层侧和所述电极的相对侧（13）是所述电极的液晶层一侧的绝对值（17）通过运行一个较高的驱动操作中，液晶的取向方向施加的电压比（19）（+阿尔法）垂直于基板主表面的方向或水平方向对齐到。工业实用性本发明可以应用于场序型液晶显示装置，车载显示装置和立体可视液晶显示装置（3D液晶显示装置）。

【图4】

