

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2010-55082

(P2010-55082A)

(43) 公開日 平成22年3月11日 (2010.3.11)

(51) Int.Cl.	F I	テーマコード (参考)
G02F 1/1343 (2006.01)	G02F 1/1343	2H090
G02F 1/1335 (2006.01)	G02F 1/1335 520	2H092
G02F 1/1337 (2006.01)	G02F 1/1337 520	2H191

審査請求 未請求 請求項の数 9 O L (全 22 頁)

(21) 出願番号	特願2009-177627 (P2009-177627)	(71) 出願人	390019839
(22) 出願日	平成21年7月30日 (2009.7.30)		三星電子株式会社
(31) 優先権主張番号	10-2008-0083715		SAMSUNG ELECTRONICS
(32) 優先日	平成20年8月27日 (2008.8.27)		CO., LTD.
(33) 優先権主張国	韓国 (KR)		大韓民国京畿道水原市靈通区梅灘洞416
			416, Maetan-dong, Yeongtong-gu, Suwon-si,
			Gyeonggi-do 442-742
			(KR)
		(74) 代理人	100094145
			弁理士 小野 由己男
		(74) 代理人	100106367
			弁理士 稲積 朋子

最終頁に続く

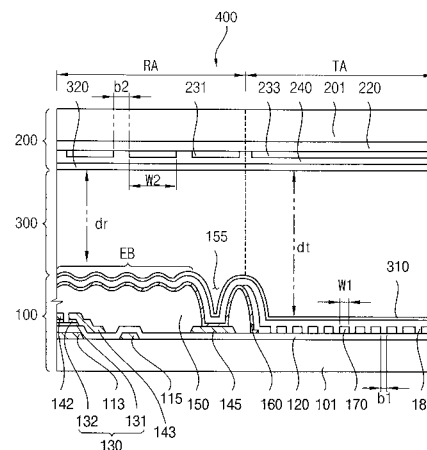
(54) 【発明の名称】 液晶表示パネル及びその製造方法

(57) 【要約】

【課題】 液晶表示パネル及びその製造方法が開示される。

【解決手段】 液晶表示パネルは、アレイ基板、対向基板、及び液晶層を含む。アレイ基板は、画素領域を反射領域と透過領域で定義する反射電極と、透過領域に配置され複数の第1スリット電極を含む透過電極を含む。対向基板は反射領域に対応して配置され、第1スリット電極の幅より広い幅を有する複数の第2スリット電極を含む第1共通電極を含む。液晶層は、アレイ基板と前記対向基板との間に介在される。スリット電極の長軸方向に配向される特性を用いて高透過及び高反射特性を得ることができ、また、広視野角特性を得ることができる。

【選択図】 図1



【特許請求の範囲】

【請求項 1】

画素領域に配置された画素電極を含み、前記画素電極は前記画素領域の反射領域に配置された反射電極と前記画素領域の透過領域に配置され複数の第 1 スリット電極を含む透明電極を含むアレイ基板と、

前記反射領域に対応して配置され、前記第 1 スリット電極の幅より広い幅を有する複数の第 2 スリット電極を含む第 1 共通電極を含む対向基板と、

前記アレイ基板と前記対向基板との間に介在された液晶層と、を含む液晶表示パネル。

【請求項 2】

前記第 1 スリット電極の幅と、隣接した前記第 1 スリット電極間の間隔はそれぞれ $0 \mu\text{m}$ 超過 $10 \mu\text{m}$ 以下であることを特徴とする請求項 1 記載の液晶表示パネル。

10

【請求項 3】

前記第 1 及び第 2 スリット電極は、複数の長軸方向を有することを特徴とする請求項 1 記載の液晶表示パネル。

【請求項 4】

前記第 1 共通電極と離隔して前記透過領域に対応して配置された第 2 共通電極を含むことを特徴とする請求項 1 記載の液晶表示パネル。

【請求項 5】

前記第 2 共通電極は、板構造であることを特徴とする請求項 4 記載の液晶表示パネル。

【請求項 6】

前記液晶層は、
前記アレイ基板の第 1 配向膜に反応性メソゲンモノマーが硬化された第 1 硬化層と、
前記対向基板の第 2 配向膜に反応性メソゲンモノマーが硬化された第 2 硬化層と、を含むことを特徴とする請求項 1 記載の液晶表示パネル。

20

【請求項 7】

前記第 1 硬化層は、前記反射領域に対応して形成された第 1 プレチルト角と前記透過領域に対応して形成された第 2 プレチルト角を有し、

前記第 2 硬化層は前記反射領域に対応して形成された第 3 プレチルト角と前記透過領域に対応して形成された第 4 プレチルト角を有することを特徴とする請求項 6 記載の液晶表示パネル。

30

【請求項 8】

前記第 1 スリット電極の幅が $1 \mu\text{m}$ である場合、前記第 2 スリット電極の幅は $0.5 \mu\text{m}$ 乃至 $2 \mu\text{m}$ であることを特徴とする請求項 1 記載の液晶表示パネル。

【請求項 9】

アレイ基板を提供する段階と、

対向基板を提供する段階と、

前記アレイ基板と前記対向基板との間に反応性メソゲンモノマーを含む液晶層を形成する段階と、

第 1 共通電極に第 1 電圧を印加して前記液晶層を駆動させた状態で光を照射して前記アレイ基板及び前記対向基板のそれぞれの配向膜上に反射モードのプレチルト角を有する硬化層を形成する段階と、

40

第 2 共通電極に第 2 電圧を印加して前記液晶層を駆動させた状態で光を照射して前記アレイ基板及び前記対向基板のそれぞれの配向膜上に透過モードのプレチルト角を有する硬化層を形成する段階と、を含む液晶表示パネルの製造方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は液晶表示パネル及びその製造方法に関し、より詳細には、反射－透過型液晶表示装置に用いられる液晶表示パネル及びその製造方法に関する。

【背景技術】

50

【0002】

一般に、液晶表示装置は、透過型、反射型、反射－透過型液晶表示装置がある。前記透過型液晶表示装置は、室内での高い視認性及びカラー再現性を有することにより、最も広範囲に使用されている。しかし、前記透過型液晶表示装置は、晴れた日の野外での視認性が顕著に低くなり、又、消費電力が高いという問題点を有している。

【0003】

これに対し、前記反射型液晶表示装置は、野外での視認性が高く、内部光源、例えば、バックライトを使用しないので、消費電力も低いという長所を有している。しかし、暗い室内などで視認性が顕著に劣化するという問題点がある。

【0004】

従って、前記透過型及び反射型の長所を持つ反射－透過型液晶表示装置が開発された。しかし、前記反射－透過型液晶表示装置は、光学構造や製造面で前記反射型及び前記透過型より難しさが存在する。透過領域は、液晶層を透過する光経路が1つであるが、反射領域は、入射された光が反射板で反射され、更に戻るため、光経路が2つである。従って、前記2つの領域は位相遅延値の差異が存在する。

【0005】

このような問題点を解決するために、TN (Twisted Nematic) モードを用いて、前記透過領域の液晶層のセルギャップを反射領域の液晶層のセルギャップに對比して2倍になるように設計した。しかし、前記TNモードの狭い視野角特性及び反射及び透過領域の光経路を合わせるために使用した液晶フィルム構成及び初期液晶のラビング方向などがLow-TNモード(初期ツイスト角が少ないTNモード)を形成しなければならないので、透過率も低くなる短所を有する。これを解決するためにVAモードを用いたが、これも反射領域及び透過領域のV (Voltage)－T (Transmittance) 及びV (Voltage)－R (Reflectance) 曲線特性を合わせなければならないという難しさがある。

【0006】

前記反射領域及び透過領域のV－T及びV－R曲線特性を合わせるための方案として、前記2つの領域のそれぞれに独立的な薄膜トランジスタ(TFT)を適用する場合、開口率の低下及び製造費用の上昇などの問題点を有する。又、反射領域に誘電層を形成して前記反射領域で液晶の駆動のための電場を減少させる場合、低階調でしきい電圧(Threshold Voltage)の差異を誘発するという問題点を有する。

【発明の概要】

【発明が解決しようとする課題】

【0007】

本発明で解決しようとする技術的課題は、このような従来の問題点を解決するためのもので、光効率向上及び広視野角向上のための液晶表示パネルを提供することである。

【0008】

本発明の他の目的は、前記液晶表示パネルの製造方法を提供することである。

【課題を解決するための手段】

【0009】

前記した本発明の目的を達成するための一実施例による液晶表示パネルは、アレイ基板、対向基板、及び液晶層を含む。前記アレイ基板は画素領域に配置された画素電極を含み、前記画素電極は前記画素領域の反射領域に配置された反射電極と前記画素領域の透過領域に配置され複数の第1スリット電極を含む透明電極を含む。前記対向基板は前記反射領域に対応して配置され、前記第1スリット電極の幅より広い幅を有する複数の第2スリット電極を含む第1共通電極を含む。前記液晶層は、前記アレイ基板と前記対向基板との間に介在される。

【0010】

前記した本発明の他の目的を達成するための一実施例による液晶表示パネルの製造方法は、アレイ基板の提供を受ける。対向基板の提供を受ける。前記アレイ基板と前記対向基

10

20

30

40

50

板との間に反応性メソゲン（mesogenic）モノマーを含む液晶層を形成する。第1共通電極に第1電圧を印加して前記液晶層を駆動させた状態で光を照射して前記アレイ基板及び前記対向基板のそれぞれの配向膜の上に反射モードのプレチルト角を有する硬化層を形成する。第2共通電極に第2電圧を印加して前記液晶層を駆動させた状態で光を照射して前記アレイ基板及び前記対向基板のそれぞれの配向膜上に透過モードのプレチルト角を有する硬化層を形成する。

【発明の効果】

【0011】

本発明によると、複数のスリット電極を有する画素電極及び／または共通電極によって液晶が前記スリット電極の長軸方向に配向される特性を用いて高透過及び高反射特性を得ることができ、また、広視野角特性を得ることができる。

10

【図面の簡単な説明】

【0012】

【図1】本発明の実施例1による液晶表示パネルの断面図である。

【図2】図1に図示されたアレイ基板の平面図である。

【図3】図1に図示された対向基板の平面図である。

【図4】図1に図示された液晶表示パネルの製造方法を説明するためのフローチャートである。

【図5】図1の液晶表示パネルで無電界時、液晶分布を説明するための断面図である。

【図6】図1の液晶表示パネルで電界時、液晶分布を説明するための断面図である。

20

【図7】図1の液晶表示パネルで電界時、液晶分布を説明するための平面図である。

【図8】図1の液晶表示パネルで電界時、液晶分布を説明するための平面図である。

【図9】図1に図示された液晶表示パネルの光学特性を説明するための表示アセンブリの分解斜視図である。

【図10】図9の透過領域で偏光変化を説明するためのポアンカレ球である。

【図11】図9の透過領域で偏光変化を説明するためのポアンカレ球である。

【図12】図1の反射領域で偏光変化を説明するためのポアンカレ球である。

【図13】図1の反射領域で偏光変化を説明するためのポアンカレ球である。

【図14】図1の液晶表示パネルのV-T及びV-Rを示すグラフである。

【図15】本発明の実施例2による液晶表示パネルの断面図である。

30

【図16】図15に図示されたアレイ基板の平面図である。

【図17】図15に図示された対向基板の平面図である。

【図18】図15の液晶表示パネルで電界時、液晶分布を説明するための断面図である。

【図19】図15の液晶表示パネルで電界時、液晶分布を説明するための平面図である。

【図20】図15の液晶表示パネルで電界時、液晶分布を説明するための平面図である。

【図21】本発明の実施例3による液晶表示パネルの断面図である。

【図22】本発明の実施例4による液晶表示パネルの断面図である。

【図23】図22に図示されたアレイ基板の平面図である。

【図24】図22に図示された対向基板の平面図である。

【図25】図22の液晶表示パネルで電界時、液晶分布を説明するための断面図である。

40

【図26】図22の液晶表示パネルで電界時、液晶分布を説明するための平面図である。

【図27】図22の液晶表示パネルで電界時、液晶分布を説明するための平面図である。

【発明を実施するための形態】

【0013】

以下に添付図面を参照して本発明の好適な実施形態について詳細に説明する。本発明は多様に変更することができ、多様な形態を有することができること、特定の実施形態を図面に例示して本文に詳細に説明する。しかし、これは、本発明を特定の開示形態に限定するのではなく、本発明の思想及び技術範囲に含まれる全ての変更、均等物、乃至代替物を含むことを理解すべきである。各図面を説明しながら類似の参照符号を類似の構成要素に対して付与した。図面において、構造物の寸法は本発明の明確性のために実際より拡大し

50

て示した。第 1、第 2 等の用語は、多様な構成要素を説明するために使用することができるが、構成要素は用語によって限定されない。用語は一つの構成要素を他の構成要素から区別する目的としてのみ使用される。例えば、本発明の権利範囲から逸脱することなしに、第 1 構成要素は第 2 構成要素と称されてもよく、同様に第 2 構成要素も第 1 構成要素に称されてもよい。単数の表現は、文脈上、明白に相違が示されない限り、複数の表現を含む。

【0014】

本出願において、「含む」または「有する」等の用語は、明細書上に記載された特徴、数字、段階、動作、構成要素、部品、又はこれらを組み合わせたものが存在することを意図するものであって、一つまたはそれ以上の他の特徴や数字、段階、動作、構成要素、部品、又はこれらを組み合わせたもの等の存在または付加の可能性を予め排除しないことを理解しなければならない。

なお、異なるものとして定義しない限り、技術的であるか科学的な用語を含めてここで用いられる全ての用語は、本発明が属する技術分野において通常の知識を有する者によって一般的に理解されるものと同一の意味を有している。一般的に用いられる辞典に定義されているもののような用語は、関連技術の文脈上で有する意味と一致する意味を有することと解釈すべきであり、本出願で明白に定義されない限り、異常的であるか過度に形式的な意味に解釈されない。

【0015】

<実施例 1>

図 1 は、本発明の実施例 1 による液晶表示パネルの断面図である。図 2 は、図 1 に図示されたアレイ基板の平面図である。図 3 は、図 1 に図示された対向基板の平面図である。

【0016】

図 1、図 2、及び図 3 を参照すると、前記液晶表示パネル 400 は、アレイ基板 100、対向基板 200、及び液晶層 300 を含む。

【0017】

前記アレイ基板 100 は、第 1 ベース基板 101、ゲート配線 111、ストレージ配線 115、ゲート絶縁層 120、データ配線 141、スイッチング素子 TR、有機膜 150、反射電極 160、透明電極 170、及び第 1 配向膜 180 を含む。

【0018】

例えば、前記第 1 ベース基板 101 は透明な絶縁物質からなり、複数の画素領域が定義され、各画素領域 P は反射領域 RA と透過領域 TA に分割される。

【0019】

前記ゲート配線 111 は第 1 方向 DI1 に延長され、前記ストレージ配線 115 は前記反射領域 RA に配置され前記ゲート配線 111 と平行に延長される。前記データ配線 141 は、前記第 1 方向 DI1 と交差する第 2 方向 DI2 に延長される。

【0020】

前記ゲート絶縁層 120 は、前記ゲート配線 111、前記ストレージ配線 115、及び前記スイッチング素子 TR のゲート電極 113 の上に配置される。

【0021】

前記スイッチング素子 TR は、例えば、前記反射領域 RA の内に配置され、前記ゲート電極 113、ソース電極 142、チャンネル部 130、及びドレイン電極 143 を含む。前記ゲート電極 113 は前記ゲート配線 111 と電氣的に連結され、前記ソース電極 142 は前記データ配線 141 と電氣的に連結され、前記チャンネル部 130 は前記ゲート電極 113 の上に配置された半導体層 131 及び抵抗性接触層 132 を含み、前記ドレイン電極 143 は前記ソース電極 142 と離隔して配置される。

【0022】

前記誘電膜 150 は、前記スイッチング素子 TR が形成された前記第 1 ベース基板 101 の前記反射領域 RA の内に配置される。前記有機膜 150 の表面は、反射率を向上させるために凸凹なエンボシングパターン EB を有する。前記有機膜 150 は、前記ドレイン

10

20

30

40

50

電極 143 から延長された連結電極 145 を露出させるコンタクトホール 155 を有する。前記コンタクトホール 155 は、前記反射電極 160 と前記透明電極 170 とが重なる領域に形成することができる。ここでは、前記エンボシングパターンを形成するために前記有機膜 150 が配置されたことを例としてしたが、前記有機膜 150 は省略することができる。

【0023】

前記反射電極 160 は前記有機膜 150 の上に配置され、光を反射する導電性反射物質、例えば、不透明な金属物質からなる。前記反射電極 160 は、前記画素領域 P 内に配置され前記画素領域 P を反射領域 RA と透過領域 TA で定義する。前記反射電極 160 は、前記コンタクトホール 155 を通じて前記連結電極 145 と直接接触され前記スイッチング素子 TR と電氣的に連結される。前記反射電極 160 を前記ゲート配線 111 に沿って隣接した画素領域まで拡張して前記画素領域 P の周辺領域まで全て反射領域として活用することができる。従って、前記反射領域が広くなることにより高反射率特性を有することができる。

10

【0024】

前記透明電極 170 は、前記反射電極 160 と電氣的に連結され前記透過領域 TA の上に配置される。前記透明電極 170 は、複数の第 1 スリット電極 E1 を含む。それぞれの第 1 スリット電極 E1 の幅 w_1 は約 $10\ \mu\text{m}$ 以下で、隣接した第 1 スリット電極 E1 の間の間隔 b_1 は約 $10\ \mu\text{m}$ 以下である。前記第 1 スリット電極 E1 は、少なくとも 2 方向に延長され複数のドメインを形成する。ここでは、前記第 1 スリット電極が前記第 1 方向 DI1 と第 2 方向 DI2 の長軸方向を有することを説明しているが、この以外の多様な他の方向を有することができる。結果的に、前記反射電極 160 及び前記透明電極 170 は、前記画素領域 P に形成された画素電極 PE になる。

20

【0025】

前記第 1 配向膜 180 は、前記反射電極 160 及び前記透明電極 170 の上に配置され、前記液晶層 300 に含まれた液晶を無電界で垂直に配列する。

【0026】

前記対向基板 200 は、第 2 ベース基板 201、遮光パターン 210、カラーフィルタ 220、第 1 共通電極 231、第 2 共通電極 233、及び第 2 配向膜 240 を含む。

【0027】

前記第 2 ベース基板 201 は透明な絶縁物質からなり、前記複数の画素領域が定義され、各画素領域 P は反射領域 RA と透過領域 TA に分割される。

30

【0028】

前記遮光パターン 210 は、前記第 2 ベース基板 201 の上に配置され、光を遮断する。例えば、前記遮光パターン 210 は、前記ゲート配線 111、前記データ配線 141、前記スイッチング素子 TR が形成された領域に対応する前記第 2 ベース基板 201 の上に配置されることができ、前記反射領域 RA と前記透過領域 TA の境界領域に対応して配置されることができる。

【0029】

前記カラーフィルタ 220 は、前記画素領域 P に対応する前記第 2 ベース基板 201 の上に配置される。

40

【0030】

前記第 1 共通電極 231 は、前記反射領域 RA の前記カラーフィルタ 220 の上に配置される。前記第 1 共通電極 231 は、複数の第 2 スリット電極 E2 を含む。それぞれの第 2 スリット電極 E2 の幅 w_2 は、前記第 1 スリット電極 E1 の幅 w_1 の約 1.5 倍以上で、隣接した第 2 スリット電極 E2 の間の間隔 b_2 は約 $10\ \mu\text{m}$ 以下である。前記第 2 スリット電極 E2 は、少なくとも 2 方向に延長され複数のドメインを定義する。ここでは、前記第 2 スリット電極が前記第 1 方向 DI1 及び第 2 方向 DI2 と 45° をなす方向にの長軸方向を有することを説明しているが、この以外の多様な他の方向を有することができる。前記第 2 共通電極 233 は、前記第 1 共通電極 231 と離隔して前記透過領域 TA の前

50

記カラーフィルタ 220 の上に配置される。前記第 2 共通電極 233 は、板構造を有する。前記第 1 及び第 2 共通電極 231、233 は、前記アレイ基板 100 に配置された前記画素電極 PE と向き合う共通電極 CE である。

【0031】

前記第 2 配向膜 240 は、前記第 1 及び第 2 共通電極 231、233 の上に配置され、前記液晶層 300 に含まれた液晶を無電界で垂直に配列する。

【0032】

前記液晶層 300 は VA モードの液晶と、第 1 硬化層 310、及び第 2 硬化層 320 を有する。例えば、前記透過領域 TA で液晶層 300 のセルギャップ d_t 及び液晶の屈折率異方性 (Δn) の掛け算は、約 $0.25\ \mu\text{m}$ 乃至約 $0.6\ \mu\text{m}$ であり、前記反射領域 RA で液晶層 300 のセルギャップ d_r 及び液晶の屈折率異方性 (Δn) の掛け算は約 $0.3\ \mu\text{m}$ より小さい。

【0033】

前記第 1 及び第 2 硬化層 310、320 は、前記第 1 及び第 2 配向膜 180、240 の上に配置されプレチルト角を有する。例えば、前記反射領域 RA に対応する前記第 1 硬化層 310 は第 1 プレチルト角を有し、前記透過領域 TA に対応する前記第 1 硬化層 310 は第 2 プレチルト角を有する。前記第 2 硬化層 320 は、前記反射領域 RA に対応する第 2 硬化層 320 は第 3 プレチルト角を有し、前記透過領域 TA に対応する第 2 硬化層 320 は第 4 プレチルト角を有する。

【0034】

前記第 1 及び第 2 硬化層 310、320 は、反応性メソゲンモノマー (Reactive Mesogenic Monomer) によって形成される。例えば、前記第 1 共通電極 231 に第 1 共通電圧を印加して前記画素電極 PE に第 1 画素電圧を印加して液晶を回転させた状態で UV 光を照射して前記反射領域 RA に対応する前記第 1 及び第 2 配向膜 180、240 の上に RM (Reactive Mesogenic) ポリマーチェーンを特定方向に形成して前記第 1 及び第 3 プレチルト角を形成する。前記第 1 共通電圧は V-R 曲線で最大輝度に対応する電圧である。

【0035】

前記第 2 共通電極 233 に第 2 共通電圧を印加して前記画素電極 PE に第 2 画素電圧を印加して液晶を回転させた状態で UV 光を照射して前記透過領域 TA に対応する前記第 1 及び第 2 配向膜 180、240 の上に RM (Reactive Mesogenic) ポリマーチェーンを特定方向に形成して前記第 2 及び第 4 プレチルト角を形成する。前記第 2 共通電圧は V-T 曲線で最大輝度に対応する電圧である。従って、前記反射領域 RA 及び前記透過領域 TA のプレチルト角を効率的に調節することにより V-R 及び V-T 曲線特性を得ることができる。

【0036】

図 4 は、図 1 に図示された液晶表示パネルの製造方法を説明するためのフローチャートである。

【0037】

図 1 乃至図 4 を参照すると、前記第 1 ベース基板 101 の上の前記反射領域 RA に形成された前記反射電極 160 と、前記透過領域 TA の上に形成された前記透明電極 170 を含む前記アレイ基板 100 を製造する (段階 S110)。

【0038】

前記第 2 ベース基板 201 の上の反射領域 RA に形成された第 1 共通電極 231 と、前記透過領域 TA の上に形成された前記第 2 共通電極 233 を含む前記対向基板 200 を製造する (段階 S130)。

【0039】

前記アレイ基板 100 と前記対向基板 200 を密封部材 (図示せず) を使用して互いに結合させる (段階 S150)。

【0040】

結合された前記アレイ基板 100 と前記対向基板 200 との間に液晶物質を注入する（段階 S170）。前記液晶物質は反応性メソゲンモノマーを含む負の誘電率異方性を有する液晶からなる。

【0041】

前記液晶物質が注入された液晶表示パネルの前記反射電極 160 及び透明電極 170 からなる画素電極 PE に第 1 画素電圧を印加し、前記第 1 共通電極 231 に第 1 共通電圧を印加して前記反射領域 RA を反射モードのホワイトで駆動させる。前記反射領域 RA がホワイトで駆動された状態で UV 光を照射して前記第 1 及び第 2 配向膜 180、240 の前記反射領域 RA に反射モードに対応する第 1 及び第 3 プレチルト角を有する第 1 及び第 2 硬化層 310、320 を形成する（段階 S190）。 10

【0042】

その後、前記液晶表示パネルの前記画素電極 PE に第 2 画素電圧を印加し、前記第 2 共通電極 233 に第 2 共通電圧を印加して前記透過領域 TA を透過モードのホワイトで駆動させる。前記透過領域 TA がホワイトで駆動された状態で UV 光を照射して前記第 1 及び第 2 配向膜 180、240 の前記透過領域 TA に透過モードに対応する第 2 及び第 4 プレチルト角を有する第 1 及び第 2 硬化層 310、320 を形成する（段階 S210）。 20

【0043】

図 5 は、図 1 の液晶表示パネルで無電界時、液晶分布を説明するための断面図である。図 6 は、図 1 の液晶表示パネルで電界時、液晶分布を説明するための断面図である。図 7 及び図 8 は、図 1 の液晶表示パネルで電界時、液晶分布を説明するための平面図である。 20

【0044】

図 5 を参照すると、前記液晶表示パネルの画素電極 PE と共通電極 CE に電圧を印加しない場合、前記液晶層の液晶 LC は垂直方向に配列される。

【0045】

図 6、図 7、及び図 8 を参照すると、前記画素電極 PE と前記共通電極 CE に電圧を印加する場合、前記透過領域 TA に対応する液晶 LC は、前記第 1 スリット電極 E1 の長軸方向に配向される。従って、前記第 1 スリット電極 E1 の幅 w1 と前記第 1 スリット電極 E1 との間の間隔 b1 間の領域で液晶配向欠陥によるディスクリネーションライン（disclination line）が発生されないので、高透過率を有することができる。 30

【0046】

反面、前記反射領域 RA に対応する前記第 2 スリット電極 E2 の幅 w2 は、前記第 2 スリット電極 E2 間の間隔 b2 に対して十分に広いので、前記液晶 LC が前記第 2 スリット電極 E2 間の間隔 b2 を中心に互いに向き合うように配向される。従って、このうち、ドメイン効果による広視野角を具現することができる。

【0047】

図 9 は、図 1 に図示された液晶表示パネルの光学特性を説明するための表示アセンブリの分解斜視図である。

【0048】

前記表示アセンブリは、前記液晶表示パネル 400、偏光板 511、検光板 513、下部 1/4 波長フィルム 521、及び上部 1/4 波長フィルム 523 を含む。 40

【0049】

前記偏光板 511 は第 1 透過軸 511a を有し、前記液晶層 300 の下に配置される。前記検光板 513 は、前記第 1 透過軸 511a と直交する第 2 透過軸 513a を有して前記液晶層 300 の上部に配置される。前記下部 1/4 波長フィルム 521 は、前記液晶層 300 と前記偏光板 511 との間に配置され前記第 1 透過軸 511a と 45 度振れた第 1 光軸 521a を有する。前記上部 1/4 波長フィルム 523 は、前記液晶層 300 と前記検光板 513 との間に配置され前記第 2 透過軸 513a と 45 度振れた第 2 光軸 523a を有する。

【0050】

前記第 1 及び第 2 スリット電極 E 1、E 2 の長軸は、ゲート配線 1 1 1 の延長方向（第 1 方向 D I 1）と平行であるか、或いはデータ配線 1 4 1 の延長方向（第 2 方向 D I 2）と平行である。即ち、前記第 1 及び第 2 スリット電極 E 1、E 2 の長軸は、水平方向（第 1 方向 D I 1）及び垂直方向（第 2 方向 D I 2）であると言える。前記下部及び上部 1 / 4 波長フィルム 5 2 1、5 2 3 がない場合、垂直に交差された前記偏光板 5 1 1 の第 1 透過軸 5 1 1 a と前記検光板 5 1 3 の第 2 透過軸 5 1 3 a のそれぞれは、前記第 1 及び第 2 スリット電極 E 1、E 2 の長軸と 4 5 度をなすように設計される。

【0051】

前記実施例によると、前記第 1 及び第 2 透過軸 5 1 1 a、5 1 3 a とそれぞれ 4 5 度傾いた前記第 1 及び第 2 光軸 5 2 1 a、5 2 3 a を有する前記下部及び上部 1 / 4 波長フィルム 5 2 1、5 2 3 を配置することにより、前記第 1 及び第 2 スリット電極 E 1、E 2 と直交された前記偏光板 5 1 1 及び前記検光板 5 1 3 の透過軸を任意に配置しても良好な光特性を得ることができる。

【0052】

図 10 及び図 11 は、図 9 の透過領域で偏光変化を説明するためのポアンカレ球である。

【0053】

図 9、図 10、及び図 11 を参照すると、前記液晶表示パネル 4 0 0 に電圧を印加しない場合（OFF）、液晶は垂直配列されるので、前記偏光板 5 1 1 を透過した光が S 1 軸で前記下部 1 / 4 波長フィルム 5 2 1 を通過しながら球の下部頂点に到達することになる。これは前記液晶層 3 0 0 で偏光変化なしにそのまま通過して、前記上部 1 / 4 波長フィルム 5 2 3 を通過しながら更に S 1 軸に移動することになる。従って、前記上部 1 / 4 波長フィルム 5 2 3 を通過した光は前記検光板 5 1 3 の吸収軸と一致され吸収される。前記表示アセンブリはブラックを具現することになる。

【0054】

一方、前記液晶表示パネル 4 0 0 に電圧を印加した場合（ON）、液晶は配向されるので、前記偏光板 5 1 1 を透過した光は、半波長フィルム（Half wave film）の役割を行う前記液晶層 3 0 0 によって S 3 軸に移動し、以後、前記上部 1 / 4 波長フィルム 5 2 3 を通過しながら S 1 軸の向こう側に移動することになる。従って、前記上部 1 / 4 波長フィルム 5 2 3 を通過した光は、前記検光板 5 1 3 の第 2 透過軸 5 1 3 a と一致され透過される。前記表示アセンブリは、ホワイトを具現することになる。

【0055】

図 12 及び図 13 は、図 1 の反射領域で偏光変化を説明するためのポアンカレ球である。

【0056】

図 9、図 12、及び図 13 を参照すると、前記液晶表示パネル 4 0 0 に電圧を印加しない場合（OFF）、前記検光板 5 1 3 を通過した光が S 1 軸に位置し、以後、前記上部 1 / 4 波長フィルム 5 2 3 を通過しながら 4 5 度遅延され球の下部頂点に到達する。以後、光は液晶層 3 0 0 をそのまま通過して、反射電極 1 6 0 によって反射された光が更に前記上部 1 / 4 波長フィルム 5 2 3 を通過することになって、S 1 軸の向こう側に移動される。従って、前記上部 1 / 4 波長フィルム 5 2 3 を通過した光は、前記検光板 5 1 3 の吸収軸と一致され吸収される。前記表示アセンブリはブラックを具現することになる。

【0057】

一方、前記液晶表示パネル 4 0 0 に電圧を印加した場合（ON）、液晶は配向されるので、前記上部 1 / 4 波長フィルム 5 2 3 を通過した光は配向された液晶層 3 0 0 が 2 半波長の役割を行うので、S 1 軸の向こう側に移動し、以後、反射電極 1 6 0 によって反射された光が更に液晶層 3 0 0 を通過するので、上部頂点に移動する。以後、光は更に上部 1 / 4 波長フィルム 5 2 3 を通過して S 1 軸に移動する。従って、前記上部 1 / 4 波長フィルム 5 2 3 を通過した光は、前記検光板 5 1 3 の第 2 透過軸 5 1 3 a と一致され透過される。前記表示アセンブリは、ホワイトを具現することになる。

【0058】

図14は、図1の液晶表示パネルのV-T及びV-Rを示すグラフである。

【0059】

図1及び図14を参照すると、シミュレーション条件は、前記透過領域TAに配置された前記第1スリット電極E1の幅w1及び間隔b1を4 μ m及び2 μ mとし、液晶の位相遅延値($d \cdot \Delta n$)は、0.36 μ m、0.33 μ m、及び0.30 μ mにそれぞれ分類し、前記反射領域TRの第2スリット電極E2の幅w2及び間隔b2は15 μ m及び2 μ mとし、液晶の位相遅延値($d \cdot \Delta n$)は0.18 μ m及び0.20 μ mとした。

【0060】

前記シミュレーション結果からわかるように、前記透過領域TA及び前記反射領域RAのしきい電圧は殆ど同じ水準で、又、位相遅延値が前記透過領域TAの0.30 μ m及び反射領域RAの0.18 μ m付近でV-T及びV-R曲線が一番よくマッチングされることを確認できた。

【0061】

<実施例2>

図15は、本発明の実施例2による液晶表示パネルの断面図である。図16は、図15に図示されたアレイ基板の平面図である。図17は、図15に図示された対向基板の平面図である。前記実施例2の液晶表示パネルは、前記実施例1の液晶表示パネルと比較して反射領域に配置された第2共通電極を除いては実質的に同じである。以下では、前記実施例1の液晶表示パネルと同じ構成要素には同じ参照符号を付与して、反復される詳細な説明は省略する。

【0062】

図15、図16、及び図17を参照すると、前記液晶表示パネル600は、アレイ基板100、対向基板200、及び液晶層300を含む。

【0063】

前記アレイ基板100は、前記反射領域RAに配置された前記反射電極160と前記反射電極160を覆って、前記透過領域TAに配置された前記透明電極170を含む。前記透明電極170が前記反射電極160を覆うように配置されることによって、前記透明電極170をエッチングするエッチング液によって前記反射電極160が損傷されることを防止することができる。勿論、前記透明電極170は、前記実施例1の液晶表示パネル400のように前記反射電極160の一部と重なるように前記透過領域TAに形成することができる。

【0064】

前記対向基板200は、前記反射領域RAに配置された第1共通電極231と前記透過領域TAに配置された第2共通電極233を含む。前記第1共通電極231は複数の第2スリット電極E2を含み、各第2スリット電極E2の幅w2は約10 μ m以下に形成され、前記第2スリット電極E2間の間隔b2も約10 μ m以下に形成される。例えば、前記第1スリット電極E1の幅w1が1 μ mである場合、前記第2スリット電極E2の幅w2は0.5 μ m乃至2 μ mである。前記第2スリット電極E2は、少なくとも2方向に延長され複数のドメインを定義する。例えば、第2スリット電極は第1方向DI1及び第2方向DI2の方向に長軸方向を有する。前記第2共通電極233は、前記第1共通電極231と離隔して前記透過領域TAに板構造に形成される。

【0065】

前記液晶層300は、反応性メソゲンモノマーによって形成された第1硬化層310及び第2硬化層320を含む。例えば、前記反射領域RAに対応する前記第1硬化層310は第1プレチルト角を有し、前記透過領域TAに対応する前記第1硬化層310は第2プレチルト角を有する。前記反射領域RAに対応する第2硬化層320は第3プレチルト角を有し、前記透過領域TAに対応する第2硬化層320は第4プレチルト角を有する。従って、前記反応性メソゲンモノマーを用いて前記反射領域RA及び前記透過領域TAにプレチルト角を効率的に調節することにより、V-R及びV-T曲線特性を得ることができ

る。

【0066】

前記実施例2による液晶表示パネル600の製造方法は、図4を参照して説明した前記実施例1による液晶表示パネル400の製造方法と実質的に同じなので、詳細な説明は省略する。

【0067】

図18は、図15の液晶表示パネルで電界時液晶分布を説明するための断面図である。図19及び図20は、図15の液晶表示パネルで電界時液晶分布を説明するための平面図である。

【0068】

図18、図19、及び図20を参照すると、前記画素電極PEと前記共通電極CEに電圧を印加した場合、前記透過領域TAの液晶LCは、前記第1スリット電極E1の長軸方向に配向される。従って、前記第1スリット電極の幅w1及び間隔b1の中心領域、即ち、前記第1スリット電極のエッジ領域で液晶配向欠陥によるディスクリネーションライン(disc l i n a t i o n l i n e)が発生されないので、高透過率を有することができる。

【0069】

又、前記反射領域RAの液晶LCは、前記第1スリット電極E1と実質的に同じ幅(w2=w1)及び間隔(b2=b1)を有する前記第2スリット電極E2の長軸方向に沿って全部配向されるので高透過率を有することができる。

【0070】

<実施例3>

図21は、本発明の実施例3による液晶表示パネルの断面図である。前記実施例3の液晶表示パネルは、前記実施例1の液晶表示パネルと比較して対向基板に配置された共通電極とアレイ基板に配置された画素電極を除いては実質的に同じである。以下では、前記実施例1の液晶表示パネルと同じ構成要素には同じ参照符号を付与して、反復される詳細な説明は省略する。

【0071】

前記液晶表示パネル700は、アレイ基板100、対向基板200、及び液晶層300を含む。前記アレイ基板100は画素電極PEを含み、前記画素電極PEは前記反射領域RAに配置された反射電極160及び前記透過領域TAに配置された透明電極170を含む。前記反射電極160及び前記透明電極170は板構造にそれぞれ形成される。

【0072】

反面、前記対向基板200は共通電極CEを含み、前記共通電極CEは、前記反射領域RAに配置された第1共通電極231と前記透過領域TAに配置された第2共通電極233を含む。前記第1共通電極231は複数の第1スリット電極E1を含み、前記第2共通電極233は複数の第2スリット電極E2を含む。

【0073】

それぞれ第1スリット電極E1の幅w1は約10μm以下に形成され、前記第1スリット電極E1間の間隔b1は、約10μm以下に形成される。それぞれ第2スリット電極E2も幅w2及び間隔b2は約10μm以下に形成される。

【0074】

前記画素電極PEと前記共通電極CEに電圧を印加した場合、前記透過領域TA及び反射領域RAの液晶LCは、前記第1及び第2スリット電極E1、E2の長軸方向に配向される。従って、前記第1及び第2スリット電極の幅及び間隔の中心領域で液晶配向欠陥によるディスクリネーションラインが発生されないので、高透過及び高反射特性を有することができる。

【0075】

前記液晶層300は、反応性メソゲンモノマーによって形成された第1硬化層310及び第2硬化層320を含む。例えば、前記反射領域RAに対応する前記第1硬化層310

は第1プレチルト角を有し、前記透過領域TAに対応する前記第1硬化層310は第2プレチルト角を有する。前記第2硬化層320は、前記反射領域RAに対応する第2硬化層320は第3プレチルト角を有し、前記透過領域TAに対応する第2硬化層320は第4プレチルト角を有する。

【0076】

従って、前記反応性メソゲンモノマーを用いて前記反射領域RA及び前記透過領域TAのプレチルト角を効率的に調節することにより、V-R及びV-T曲線特性を得ることができる。

【0077】

前記実施例3による液晶表示パネル700の製造方法は、図4を参照して説明した前記実施例1による液晶表示パネル400の製造方法と実質的に同じなので詳細な説明は省略する。

【0078】

<実施例4>

図22は、本発明の実施例4による液晶表示パネルの断面図である。図23は、図22に図示されたアレイ基板の平面図である。図24は、図22に図示された対向基板の平面図である。以下では、前記実施例1の液晶表示パネルと同じ構成要素には同じ参照符号を付与し、反復された詳細な説明は省略する。

【0079】

前記液晶表示パネル800は、アレイ基板100、対向基板200、及び液晶層300を含む。

【0080】

前記アレイ基板100は、第1ベース基板101、ゲート配線111、ストレージ配線115、ゲート絶縁層120、データ配線141、スイッチング素子TR、有機膜150、反射電極160、絶縁層165、透明電極170、及び第1配向膜180を含む。

【0081】

前記反射電極160は、前記有機膜150の上に配置される。前記反射電極160は、前記スイッチング素子TRと電氣的にフローティングされる。前記反射電極160を前記ゲート配線111に沿って隣接した画素領域まで拡張して前記画素領域Pの周辺領域まで全部反射領域として活用することができる。従って、前記反射領域が広くなることにより高反射率特性を有することができる。

【0082】

前記絶縁層165は、前記反射電極160が配置された第1ベース基板101の上に配置され、前記反射電極160を覆う。即ち、前記絶縁層165は、前記反射電極160と前記透明電極170との間に配置され、前記透過領域TAで前記ゲート絶縁層120と前記透明電極170との間に配置される。

【0083】

前記透明電極170は、前記透過領域TAは勿論、前記反射領域RAを含む画素領域Pの全体に形成される。前記透明電極170は前記画素領域Pに形成された画素電極であって、前記コンタクトホール155を通じて前記スイッチング素子TRと電氣的に連結される。好ましく、前記コンタクトホール155は、前記有機膜150と前記絶縁層165を同時にエッチングして形成することができる。

【0084】

前記透明電極170は、複数のスリット電極E1を含む。各スリット電極E1の幅wと前記スリット電極E1との間の間隔bは、約10μm以下に形成される。

【0085】

前記スリット電極E1の長軸方向が単一方向でも良いが、好ましくは、2つの方向以上を有することにより、視野角を広げることができる。前記透過領域TAでは、前記スリット電極E1で構成された前記透明電極170と板構造で形成された第2共通電極233によって電場が形成される。

10

20

30

40

50

【0086】

反面、前記反射領域RAでは、前記スリット電極E1で構成された前記透明電極170が前記反射電極160と板構造を有する前記第1共通電極231の間に位置してより効果的なフリンジ電場が形成される。これにより、前記反射領域RAでは、初期垂直方向に整列された液晶が電場の印加時、より均一に配向されて反射率を向上させることができる。

【0087】

又、前記反射領域RAで前記透明電極170の相對電極に板構造の前記反射電極160を用いることにより、前記反射電極160を前記ゲート配線111に沿って隣接した画素領域まで拡張して前記画素領域Pの周辺領域まで全て反射領域として活用することができる。従って、前記反射領域が広くなるに従って、高反射率特性を有することができる。

10

【0088】

又、前記ストレージ配線115を前記ゲート配線111と平行に前記反射領域RAに配置して不透明な金属物質で形成された前記ストレージ配線115による開口率減少を防止することができる。前記ストレージ配線115は不透明な金属物質で形成され抵抗が小さく、板構造を有することにより、上部のスリット電極E1と十分な容量のストレージキャパシタンスを形成することができる。

【0089】

又、前記有機膜150の段差による輝度効率を劣化する前記反射領域RAと前記透過領域TAの境界領域に前記コンタクトホール155を配置することにより、開口率損失を最小化することができる。

20

【0090】

前記対向基板200は、前記反射領域RAに配置された第1共通電極231と前記透過領域TAに配置された第2共通電極233を含む。前記第1及び第2共通電極231、233は板構造を有し、互いに離隔して配置される。

【0091】

前記液晶層300は、反応性メソゲンモノマーによって形成された第1硬化層310及び第2硬化層320を含む。例えば、前記反射領域RAに対応する前記第1硬化層310は第1プレチルト角を有し、前記透過領域TAに対応する前記第1硬化層310は第2プレチルト角を有する。前記第2硬化層320は前記反射領域RAに対応する第2硬化層320は第3プレチルト角を有し、前記透過領域TAに対応する第2硬化層320は第4プレチルト角を有する。

30

【0092】

従って、前記反応性メソゲンモノマーを用いて前記反射領域RA及び前記透過領域TAのプレチルト角を効率的に調節することにより、V-R及びV-T曲線特性を得ることができる。

【0093】

前記実施例4による液晶表示パネル800の製造方法は、図4を参照して説明した前記実施例1による液晶表示パネル400の製造方法と実質的に同じなので、詳細な説明は省略する。

【0094】

図25は、図22の液晶表示パネルで電界時、液晶分布を説明するための断面図である。図26及び図27は、図22の液晶表示パネルで電界時、液晶分布を説明するための平面図である。

40

【0095】

図25、図26、及び図27を参照すると、前記液晶LCは、初期には前記反射領域RA及び前記透過領域TAで垂直方向に配列される。電場が形成されると、前記液晶LCは、前記スリット電極E1の長軸方向に沿って配向される。これにより、高透過及び高反射特性を得ることができる。

【0096】

又、電場の印加時、前記透過領域TAはスリット電極E1によって前記スリット電極の

50

エッジから互いに対称的なフリンジフィールド電場が形成される。これにより、初期には前記液晶 LC がスリット電極 E 1 の短軸方向を基準として互いに向き合うように配向されるが、電場をより強く印加する場合には、前記液晶 LC がスリット電極 E 1 の長軸方向に沿って配向される。これによって、液晶の配列欠陥によるディスクリネーションラインが発生しないので、高い透過率を得ることができる。

【0097】

又、前記反射領域 RA は、前記スリット電極 E 1 からなる透明電極 170 は、上部に配置された板構造で構成された第 2 共通電極 233 と下部に配置された板構造の反射電極 160 の間に配置されるので、前記スリット電極 E 1 のエッジで強いフリンジ電場が発生することになる。これによって、前記液晶 LC は、均一にスリット電極 E 1 の長軸方向に沿って配向されるので、反射率を向上させることができる。例えば、前記スリット電極 E 1 の幅 w_1 及び間隔 b_1 はそれぞれ約 $10\ \mu\text{m}$ 以下である。

【0098】

又、電場の印加時、前記反射領域 RA と前記透過領域 TA には前記液晶 LC がスリット電極 E 1 の長軸方向に沿って配向される。これによって、前記スリット電極 E 1 の長軸方向は 2 つ以上の方向を有することにより、液晶の配向される方向を互いに対称させて広視野角特性を向上させることができる。前記スリット電極 E 1 の長軸方向は多様に形成されることができる。

【0099】

又、前記透過領域 TA では、液晶の垂直方向のセルギャップ d と液晶の屈折率異方性 (Δn) との掛け算が約 $0.25\ \mu\text{m}$ 乃至 $0.6\ \mu\text{m}$ の値を有するようにし、前記反射領域 RA では約 $0.3\ \mu\text{m}$ 以下の値を有するようにする。

【産業上の利用可能性】

【0100】

本発明の実施例によると、複数のスリット電極を有する画素電極及び／または共通電極によって液晶が前記スリット電極の長軸方向に配向される特性を用いて高透過及び高反射特性を得ることができ、又、広視野角特性を得ることができる。

【0101】

又、反射領域及び透過領域に対応して互いに離隔した第 1 及び第 2 共通電極を用いて前記反射領域には反射モードに対応するプレチルト角を有する RM 硬化層を形成し、前記透過領域には透過モードに対応するプレチルト角を有する RM 硬化層を形成することにより、V-R 曲線と V-T 曲線のしきい電圧を殆ど一致させることができる。

【0102】

以上、添付図面を参照しながら本発明の好適な実施形態について詳細に説明したが、本発明はかかる例に限定されない。本発明の属する技術の分野における通常の知識を有する者であれば、特徴請求の範囲に記載された技術的思想の範疇内において、各種の変更例または修正例に想到し得ることは明らかであり、これらについても、当然に本発明の技術的範囲に属するものと了解される。

【符号の説明】

【0103】

100	アレイ基板
200	対向基板
111	ゲート配線
113	ゲート電極
115	ストレージ配線
130	チャンネル部
141	データ配線
142	ソース電極
143	ドレイン電極
145	連結電極

10

20

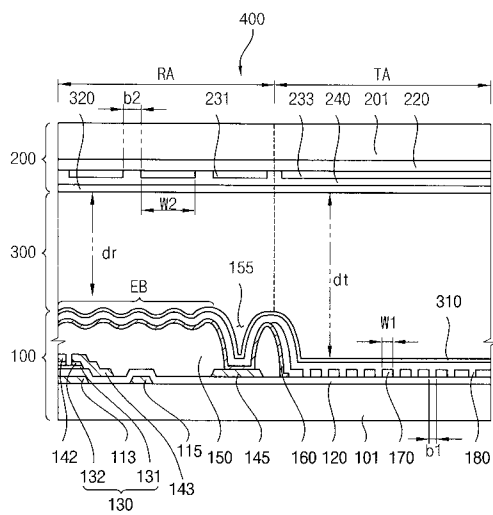
30

40

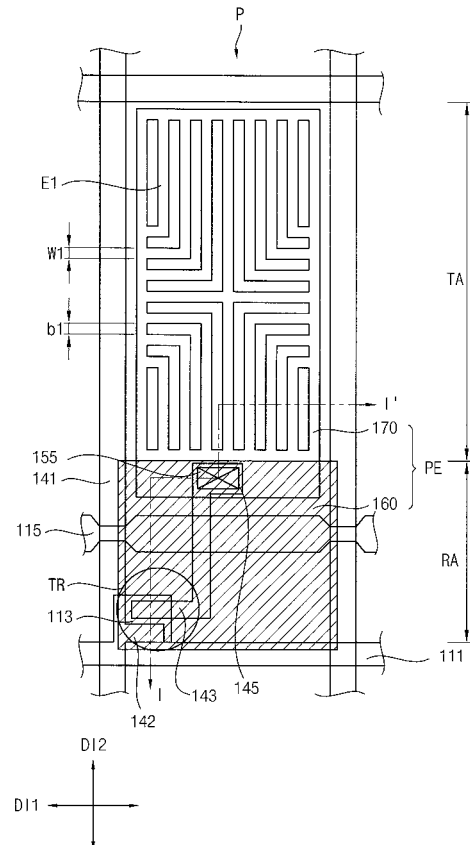
50

- 1 5 0 有機膜
- 1 5 5 コンタクトホール
- 1 6 5 絶縁層
- 1 6 0 反射電極
- 1 7 0 透明電極
- 2 3 1、2 3 3 第 1 及び第 2 共通電極
- 3 1 0 第 1 硬化層
- 3 2 0 第 2 硬化層
- 3 0 0 液晶層

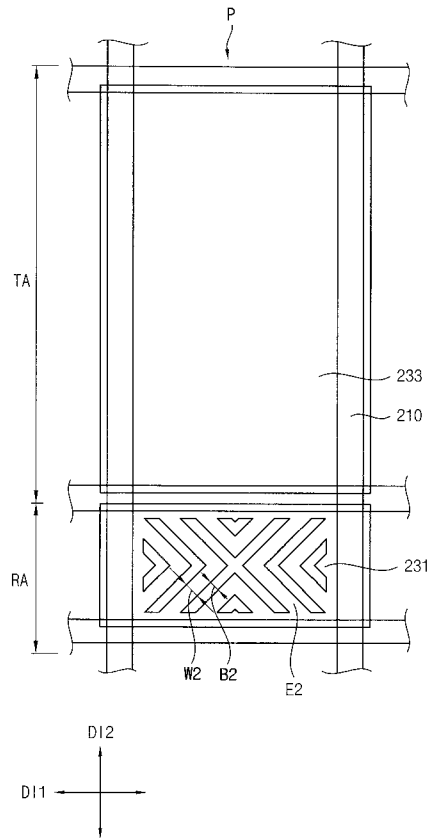
【図 1】



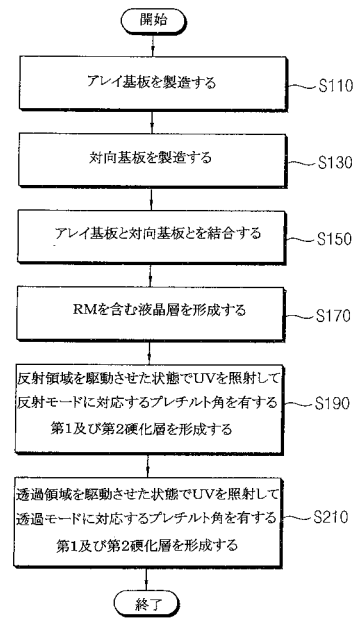
【図 2】



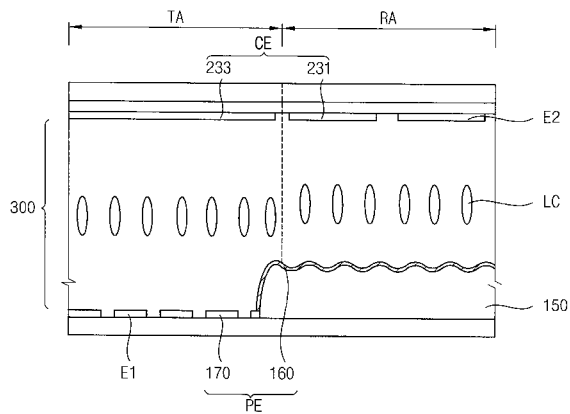
【図 3】



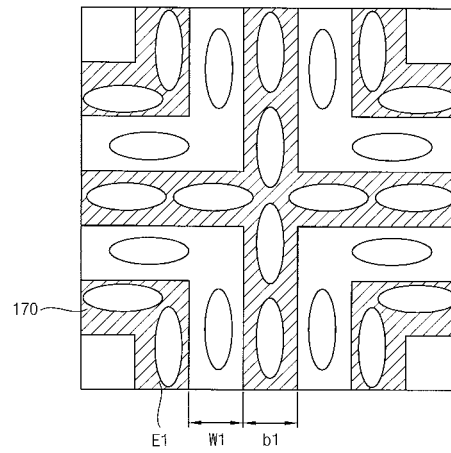
【図 4】



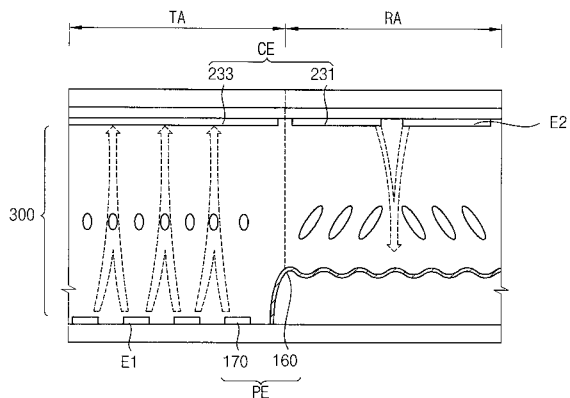
【図 5】



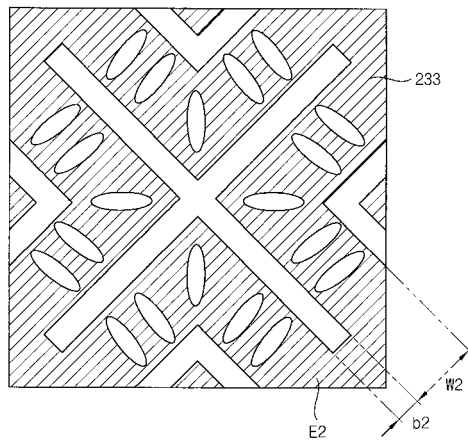
【図 7】



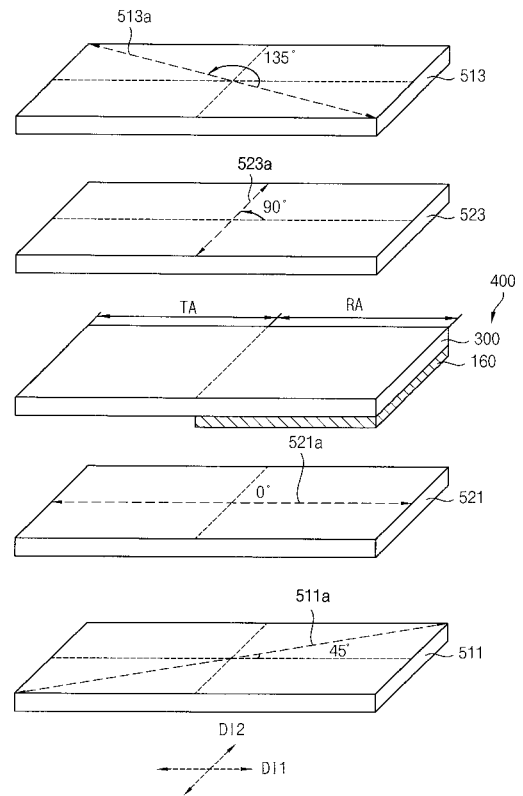
【図 6】



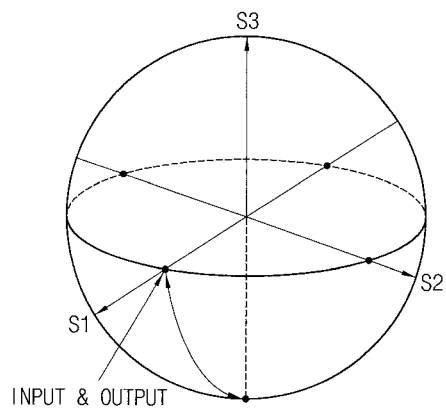
【図 8】



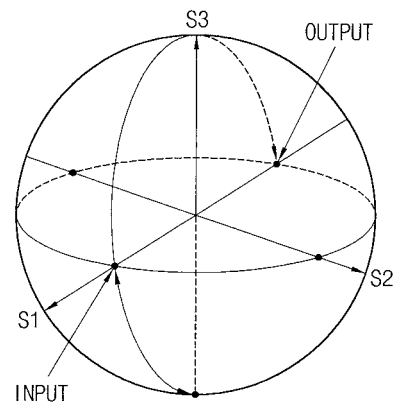
【図 9】



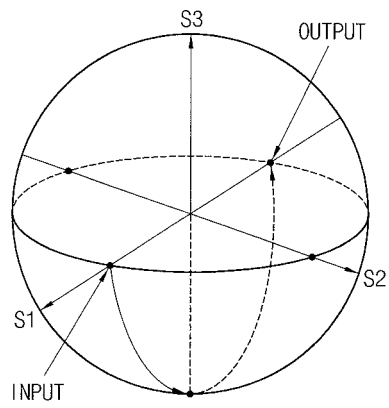
【図 10】



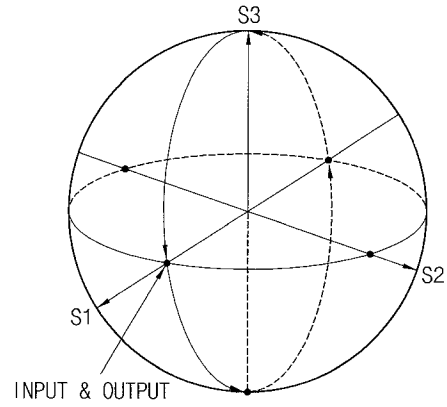
【図 11】



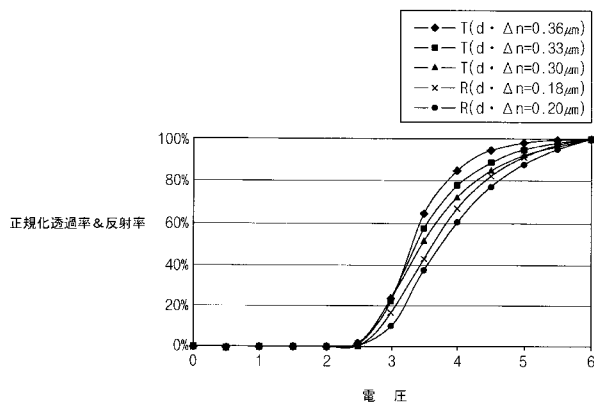
【図 1 2】



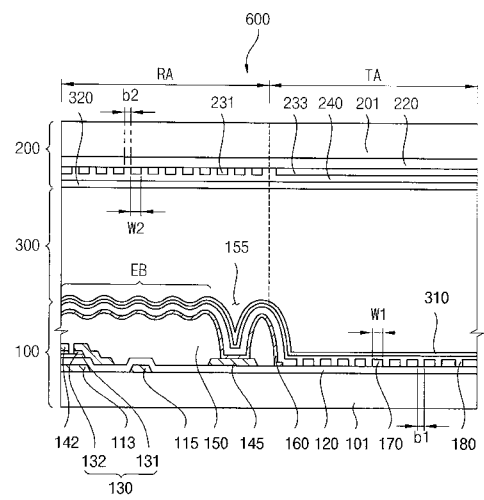
【図 1 3】



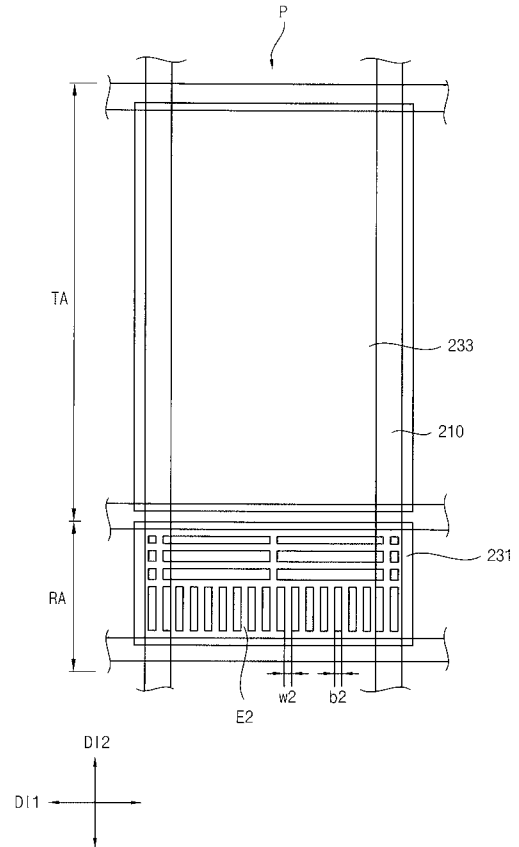
【図 1 4】



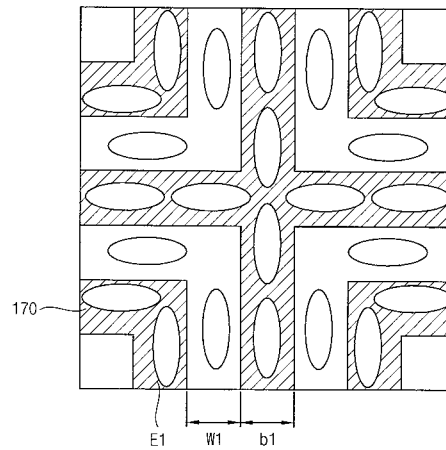
【図 1 5】



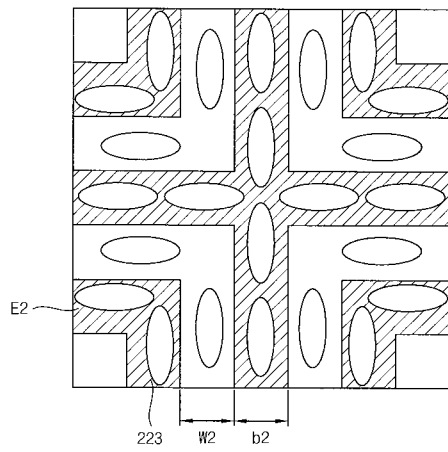
【 図 1 7 】



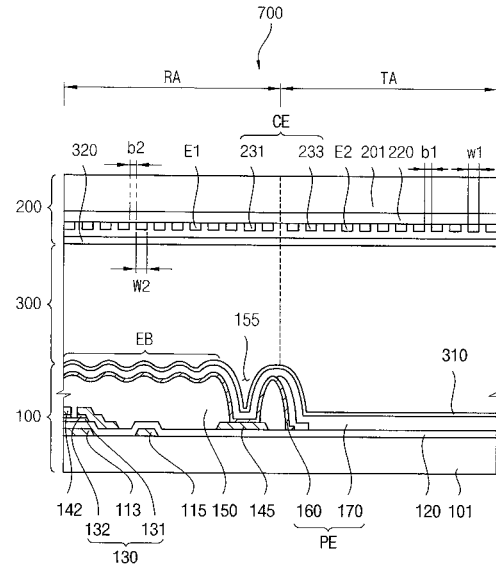
【 図 1 9 】



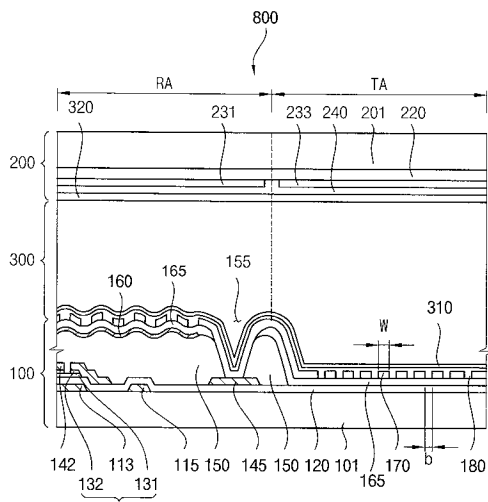
【図 20】



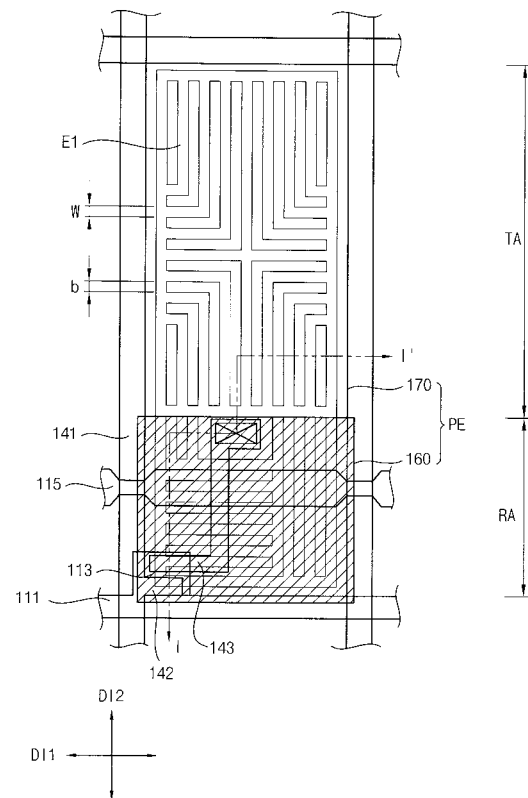
【図 21】



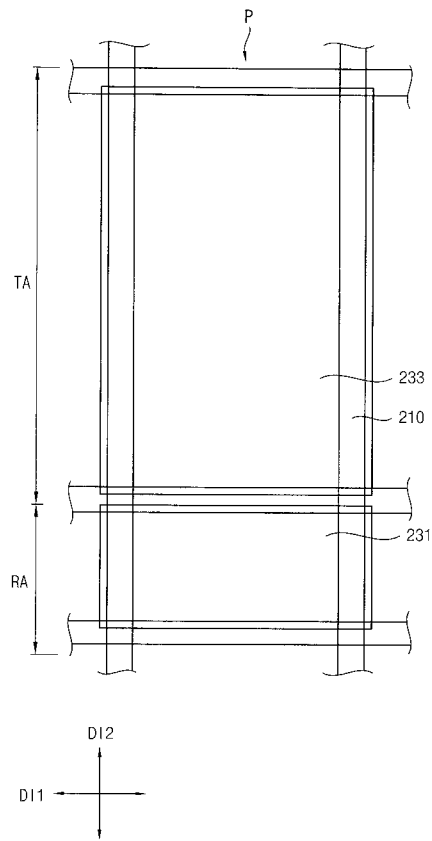
【図 22】



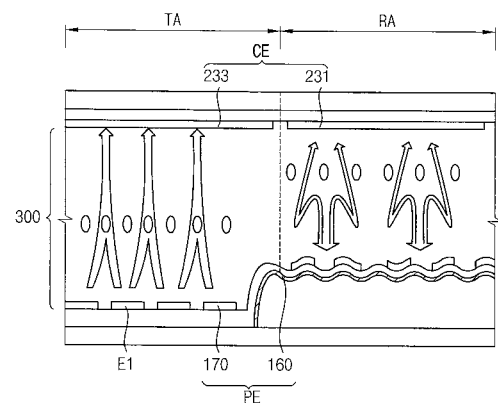
【図 23】



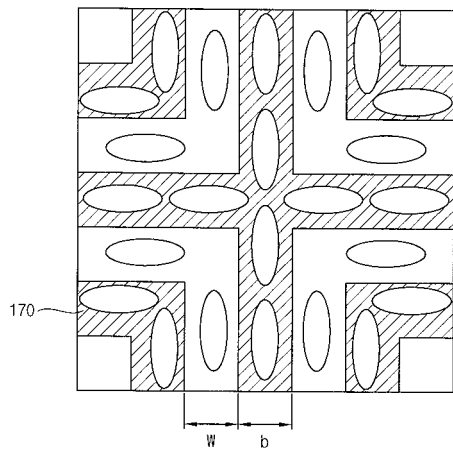
【図 2 4】



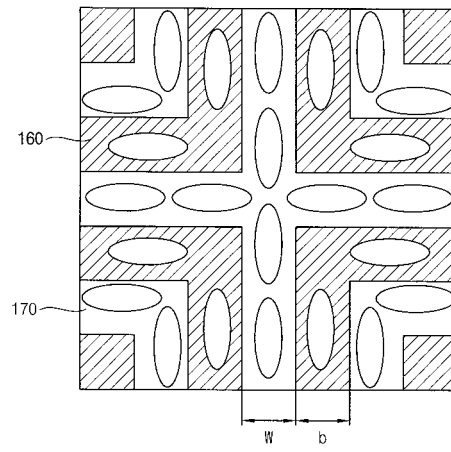
【図 2 5】



【図 2 6】



【図 2 7】



フロントページの続き

- (72)発明者 鄭 然 鶴
大韓民国忠清南道天安市双龍2洞 現代アイパークホームタウン103棟104号
- (72)発明者 ▲呉▼ 根 燦
大韓民国忠清南道天安市佛堂洞現代アイパーク101棟 702号
- (72)発明者 咸 然 植
大韓民国京畿道水原市靈通区靈通洞ファンゴルマウルシンミョンアパート201棟1505号
- (72)発明者 成 東 基
大韓民国京畿道城南市盆唐区野塔洞378-5番地 202戸
- (72)発明者 金 康 佑
大韓民国ソウル特別市瑞草区良才洞 7-20 501戸
- (72)発明者 全 淵 文
大韓民国全羅北道益山市新洞 777-5番地 エデン連立A-201
- (72)発明者 李 熙 煥
大韓民国釜山広域市海雲臺区左洞ロッデ4次アパート506棟 303号

Fターム(参考) 2H090 HB13Y HC13 MA10 MB12

2H092 GA13 GA17 GA29 JA26 JA46 JB05 JB07 JB69 NA01 PA02
2H191 FA02Y FA14Y FA22X FA22Z FA30X FA30Z FC33 FD12 GA08 GA19
HA11 LA21 LA25 NA13 NA20 NA28 NA29 NA34 NA35 NA37
PA44

专利名称(译)	液晶显示面板及其制造方法		
公开(公告)号	JP2010055082A	公开(公告)日	2010-03-11
申请号	JP2009177627	申请日	2009-07-30
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子株式会社		
[标]发明人	鄭然鶴 吳根燦 咸然植 成東基 金康佑 全淵文 李熙煥		
发明人	鄭 然 鶴 ▲吳▼ 根 燦 咸 然 植 成 東 基 金 康 佑 全 淵 文 李 熙 煥		
IPC分类号	G02F1/1343 G02F1/1335 G02F1/1337		
CPC分类号	G02F1/133555 G02F1/133371 G02F1/133707 G02F1/134309 G02F2001/134318		
FI分类号	G02F1/1343 G02F1/1335.520 G02F1/1337.520		
F-TERM分类号	2H090/HB13Y 2H090/HC13 2H090/MA10 2H090/MB12 2H092/GA13 2H092/GA17 2H092/GA29 2H092/JA26 2H092/JA46 2H092/JB05 2H092/JB07 2H092/JB69 2H092/NA01 2H092/PA02 2H191/FA02Y 2H191/FA14Y 2H191/FA22X 2H191/FA22Z 2H191/FA30X 2H191/FA30Z 2H191/FC33 2H191/FD12 2H191/GA08 2H191/GA19 2H191/HA11 2H191/LA21 2H191/LA25 2H191/NA13 2H191/NA20 2H191/NA28 2H191/NA29 2H191/NA34 2H191/NA35 2H191/NA37 2H191/PA44 2H092/JB14 2H290/AA35 2H290/BA63 2H290/BB46 2H290/BB49 2H290/BC01 2H290/BF54 2H290/CA42 2H290/CA46 2H290/CB04 2H291/FA02Y 2H291/FA14Y 2H291/FA22X 2H291/FA22Z 2H291/FA30X 2H291/FA30Z 2H291/FC33 2H291/FD12 2H291/GA08 2H291/GA19 2H291/HA11 2H291/LA21 2H291/LA25 2H291/NA13 2H291/NA20 2H291/NA28 2H291/NA29 2H291/NA34 2H291/NA35 2H291/NA37 2H291/PA44		
优先权	1020080083715 2008-08-27 KR		
其他公开文献	JP5537082B2		
外部链接	Espacenet		

摘要(译)

公开了一种液晶显示面板及其制造方法。液晶显示面板包括阵列基板，对向基板和液晶层。阵列基板包括：反射电极，限定像素区域作为反射区域和透射区域；以及透射电极，设置在透射区域中并包括多个第一狭缝电极。相对基板包括第一公共电极，第一公共电极包括多个第二狭缝电极，第二狭缝电极的宽度大于第一狭缝电极的宽度。液晶层介于阵列基板和相对基板之间。通过使用在狭缝电极的长轴方向上取向的特性，可以获得高透射率和高反射特性，并且可以获得宽视角特性。点域1

