

(19) 日本国特許庁(JP)

再 公 表 特 許(A1)

(11) 国際公開番号

W02014/119478

発行日 平成29年1月26日(2017.1.26)

(43) 国際公開日 平成26年8月7日(2014.8.7)

(51) Int.Cl.	F I	テーマコード (参考)
G09F 9/00 (2006.01)	G09F 9/00 3 4 6 D	2 H 1 8 9
G09F 9/30 (2006.01)	G09F 9/30 3 3 0	2 H 1 9 2
G09F 9/40 (2006.01)	G09F 9/40 3 0 1	5 C 0 9 4
G02F 1/1333 (2006.01)	G02F 1/1333	5 G 4 3 5
G02F 1/1368 (2006.01)	G02F 1/1368	
審査請求 有 予備審査請求 未請求 (全 37 頁)		

出願番号 特願2014-559651 (P2014-559651)
 (21) 国際出願番号 PCT/JP2014/051467
 (22) 国際出願日 平成26年1月24日(2014.1.24)
 (31) 優先権主張番号 特願2013-15727 (P2013-15727)
 (32) 優先日 平成25年1月30日(2013.1.30)
 (33) 優先権主張国 日本国(JP)

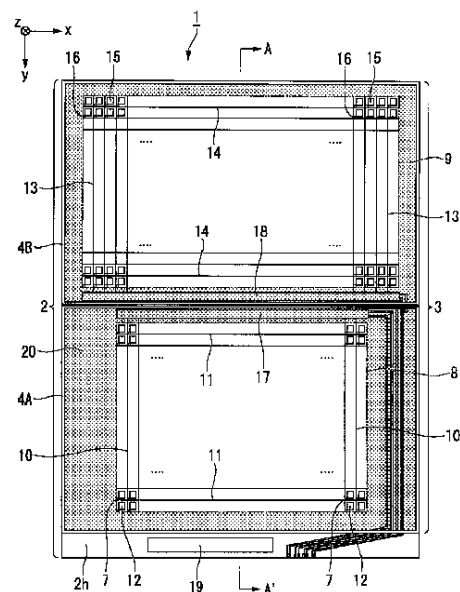
(71) 出願人 000005049
 シャープ株式会社
 大阪府堺市堺区匠町 1 番地
 (74) 代理人 100161207
 弁理士 西澤 和純
 (74) 代理人 100129115
 弁理士 三木 雅夫
 (74) 代理人 100133569
 弁理士 野村 進
 (74) 代理人 100131473
 弁理士 覚田 功二
 (72) 発明者 浅井 芳啓
 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号
 シャープ株式会社内

最終頁に続く

(54) 【発明の名称】 表示装置

(57) 【要約】

本発明の一つの態様による液晶表示装置(1)は、第1表示部(8)の第1ゲートライン(10)にゲート信号を供給する第1ゲートドライバ(17)、および第2表示部(9)の第2ゲートライン(13)にゲート信号を供給する第2ゲートドライバ(18)の各々が、アレイ基板(2)の一面に形成されたトランジスタを含んで構成されている。第1ゲートドライバ(17)の少なくとも一部および第2ゲートドライバ(18)の少なくとも一部は、第1表示部(8)と第2表示部(9)とに挟まれた領域に形成されている。



【特許請求の範囲】

【請求項 1】

第 1 表示部と第 2 表示部とが一面に並んで配置されたアレイ基板を備え、

前記第 1 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 1 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 1 データラインと、前記第 1 ゲートラインと前記第 1 データラインとに接続された第 1 薄膜トランジスタと、前記第 1 薄膜トランジスタに直接または間接的に接続された第 1 画素電極と、を備え、

前記第 2 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 2 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 2 データラインと、前記第 2 ゲートラインと前記第 2 データラインとに接続された第 2 薄膜トランジスタと、前記第 2 薄膜トランジスタに直接または間接的に接続された第 2 画素電極と、を備え、

前記第 1 ゲートラインにゲート信号を供給する第 1 ゲートドライバおよび前記第 2 ゲートラインにゲート信号を供給する第 2 ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第 1 ゲートドライバの少なくとも一部および前記第 2 ゲートドライバの少なくとも一部が、前記第 1 表示部と前記第 2 表示部とに挟まれた領域に形成されている表示装置。

【請求項 2】

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備える請求項 1 に記載の表示装置。

【請求項 3】

前記対向基板の法線方向から見て、前記シール材と前記第 1 ゲートドライバおよび前記第 2 ゲートドライバとが重ならない位置に配置される請求項 2 に記載の表示装置。

【請求項 4】

前記シール材が、前記第 1 表示部の外周を取り囲む第 1 シール材と、前記第 2 表示部の外周を取り囲む第 2 シール材と、を含む請求項 3 に記載の表示装置。

【請求項 5】

前記第 1 シール材のうちの前記第 2 表示部に面する部分と、前記第 2 シール材のうちの前記第 1 表示部に面する部分と、を一つのシール材で共用する請求項 4 に記載の表示装置。

【請求項 6】

前記シール材が、前記第 1 表示部および前記第 2 表示部の外周を一括して取り囲むシール材で構成される請求項 3 に記載の表示装置。

【請求項 7】

前記対向基板の一面に遮光層が設けられ、

前記対向基板の法線方向から見て、前記遮光層と前記第 1 ゲートドライバ、および前記遮光層と前記第 2 ゲートドライバが、重なった位置に配置される請求項 2 から請求項 6 までのいずれか一項に記載の表示装置。

【請求項 8】

前記第 1 ゲートラインの本数が前記第 2 ゲートラインの本数よりも少ない請求項 2 から請求項 7 までのいずれか一項に記載の表示装置。

【請求項 9】

前記第 1 データラインおよび前記第 2 データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する 2 辺のうち、前記第 1 表示部に近い側の 1 辺に配置される請求項 8 に記載の表示装置。

【請求項 10】

前記アレイ基板が、前記第 1 データラインと第 1 データライン用端子とを接続する第 1 データ引き出し線と、前記第 2 データラインと第 2 データライン用端子とを接続する第 2 データ引き出し線と、前記第 1 ゲートドライバと外部接続端子とを接続する第 1 ゲートドライバ用信号線と、前記第 2 ゲートドライバと外部接続端子とを接続する第 2 ゲートドラ

10

20

30

40

50

イバ用信号線と、をさらに備え、

前記第 2 データ引き出し線が、前記アレイ基板の前記配列方向と直交する方向に対向する 2 辺のうちの第 1 辺に配置され、

前記第 1 データ引き出し線、前記第 1 ゲートドライバ用信号線、および前記第 2 ゲートドライバ用信号線が、前記 2 辺のうちの第 2 辺に配置される請求項 9 に記載の表示装置。

【請求項 1 1】

前記アレイ基板が、前記第 1 表示部に対応する前記対向基板上の第 1 対向電極にコモン信号を供給する第 1 コモン引き出し線をさらに備え、

前記第 1 コモン引き出し線の一部が、前記アレイ基板の一面における複数の第 1 データライン用端子と複数の第 2 データライン用端子とに挟まれた領域に配置される請求項 9 または請求項 10 に記載の表示装置。

【請求項 1 2】

前記アレイ基板が、前記第 1 データラインおよび前記第 2 データラインに対してデータ信号を供給するデータドライバを備え、

前記データドライバが、矩形状の前記アレイ基板の前記配列方向と直交する方向に対向する 2 辺のうちの第 1 辺に実装される請求項 2 から請求項 8 までのいずれか一項に記載の表示装置。

【請求項 1 3】

前記アレイ基板が、前記第 1 ゲートドライバと外部接続端子とを接続する第 1 ゲートドライバ用信号線と、前記第 2 ゲートドライバと外部接続端子とを接続する第 2 ゲートドライバ用信号線と、をさらに備え、

前記第 1 ゲートドライバ用信号線の一部および前記第 2 ゲートドライバ用信号線の一部が、前記アレイ基板の一面における複数の第 1 データライン用端子と複数の第 2 データライン用端子とに挟まれた領域に配置される請求項 12 に記載の表示装置。

【請求項 1 4】

前記アレイ基板が、前記第 1 ゲートドライバと外部接続端子とを接続する複数の第 1 ゲートドライバ用信号線と、前記第 2 ゲートドライバと外部接続端子とを接続する複数の第 2 ゲートドライバ用信号線と、をさらに備え、

前記複数の第 1 ゲートドライバ用信号線および前記複数の第 2 ゲートドライバ用信号線のうち、前記第 1 ゲートドライバと前記第 2 ゲートドライバとで同一の機能を有する信号線が共有される請求項 2 から請求項 13 までのいずれか一項に記載の表示装置。

【請求項 1 5】

第 1 表示部と第 2 表示部とが一面に並んで配置されたアレイ基板を備え、

前記第 1 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 1 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 1 データラインと、前記第 1 ゲートラインと前記第 1 データラインとに接続された第 1 薄膜トランジスタと、前記第 1 薄膜トランジスタに直接または間接的に接続された第 1 画素電極と、を備え、

前記第 2 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 2 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 2 データラインと、前記第 2 ゲートラインと前記第 2 データラインとに接続された第 2 薄膜トランジスタと、前記第 2 薄膜トランジスタに直接または間接的に接続された第 2 画素電極と、を備え、

前記第 1 ゲートラインおよび前記第 2 ゲートラインにゲート信号を供給するゲートドライバが、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、前記ゲートドライバの少なくとも一部が、前記第 1 表示部と前記第 2 表示部とに挟まれた領域に形成される表示装置。

【請求項 1 6】

前記第 1 ゲートラインの本数と前記第 2 ゲートラインの本数とが異なり、

前記ゲートドライバの複数の出力トランジスタのうち、一部の出力トランジスタに前記第 1 ゲートラインおよび前記第 2 ゲートラインの双方が接続され、残りの出力トランジスタに前記第 1 ゲートラインおよび前記第 2 ゲートラインのいずれか一方が接続され、

10

20

30

40

50

前記第1ゲートラインおよび前記第2ゲートラインのいずれか一方が接続された出力トランジスタに、負荷容量調整部が接続される請求項15に記載の表示装置。

【請求項17】

前記ゲートドライバが、前記配列方向と交差する方向において、前記第1ゲートラインに接続された出力トランジスタを含む第1ゲートライン出力部と、前記第2ゲートラインに接続された出力トランジスタを含む第2ゲートライン出力部と、に分割される請求項15または請求項16に記載の表示装置。

【請求項18】

前記トランジスタの半導体層が、インジウム、ガリウム、および亜鉛を含む酸化物半導体で構成される請求項1から請求項17までのいずれか一項に記載の表示装置。

10

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、表示装置に関する。

本願は、2013年1月30日に、日本に出願された特願2013-015727号に基づき優先権を主張し、その内容をここに援用する。

【背景技術】

【0002】

表示装置の一種である液晶表示装置は、近年、携帯用電子機器の表示部として広く用いられている。例えば下記の特許文献1、2に、個別に表示が可能な2つの表示部を備えた液晶表示装置が開示されている。特許文献1に記載の表示装置は、透過型液晶表示部からなる第1表示部と、反射型液晶表示部からなる第2表示部と、を備えている。この表示装置では、時刻や日付などの常時表示させおきたい情報を第2表示部で表示する。その他の文字や画像などの一時的に必要な情報を、第1表示部で表示／非表示状態を切り替えながら表示する。特許文献1に、この表示装置は携帯電話や携帯型コンピュータなどに好適に用いられる、と記載されている。

20

【先行技術文献】

【特許文献】

【0003】

【特許文献1】特開2003-216116号公報

30

【特許文献2】特開2009-276547号公報

【発明の概要】

【発明が解決しようとする課題】

【0004】

特許文献1に記載の表示装置においては、第1表示部用の第1走査線ドライバが基板の第1辺に沿って実装され、第2表示部用の第2走査線ドライバが第1辺に対向する第2辺に沿って実装されている。すなわち、2つの走査線ドライバ用ICチップが基板の周縁部に実装されている。走査線ドライバとして、ICチップを実装する構成に代えて、アレイ基板上にドライバ回路をモノリシックに形成する構成を採用する場合がある。この場合、基板周縁部から水分が浸入しやすいため、配線の腐食やドライバ回路を構成する素子の性能低下が生じ、走査線ドライバの信頼性が低下するおそれがある。なお、走査線ドライバはゲートドライバと同じである。

40

【0005】

特に表示装置の額縁部分を狭くする場合には、ドライバ回路内のトランジスタ等の素子をシール材の直下に配置する構成が考えられる。以下、表示装置の額縁部分を狭くすることを「狭額縁化」と称する。このような構成を採用すると、シール材を介して2枚の基板を貼り合わせる際の応力が素子に加わるため、素子の破壊が生じやすいという問題がある。また、紫外光等の光で硬化させるタイプのシール材を用いる場合には、ドライバ回路のパターンにより光が遮断され、シール材が硬化しにくいという問題がある。

【0006】

50

本発明の一つの態様は、上記の課題を解決するためになされたものであって、ゲートドライバの信頼性低下のおそれが少ない表示装置の提供を目的とする。また、本発明の一つの態様は、ドライバ回路内の素子破壊、光硬化型シール材の硬化不良等の不具合が生じにくい表示装置の提供を目的とする。

【課題を解決するための手段】

【0007】

上記の目的を達成するために、本発明の一つの態様の表示装置は、第1表示部と第2表示部とが一面に並んで配置されたアレイ基板を備え、前記第1表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第1ゲートラインと、前記配列方向と交差する方向に延在する複数の第1データラインと、前記第1ゲートラインと前記第1データラインとに接続された第1薄膜トランジスタと、前記第1薄膜トランジスタに直接または間接的に接続された第1画素電極と、を備え、前記第2表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第2ゲートラインと、前記配列方向と交差する方向に延在する複数の第2データラインと、前記第2ゲートラインと前記第2データラインとに接続された第2薄膜トランジスタと、前記第2薄膜トランジスタに直接または間接的に接続された第2画素電極と、を備え、前記第1ゲートラインにゲート信号を供給する第1ゲートドライバおよび前記第2ゲートラインにゲート信号を供給する第2ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、前記第1ゲートドライバの少なくとも一部および前記第2ゲートドライバの少なくとも一部が、前記第1表示部と前記第2表示部とに挟まれた領域に形成される。

【0008】

本発明の一つの態様の表示装置は、対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備えてもよい。

【0009】

本発明の一つの態様の表示装置は、前記対向基板の法線方向から見て、前記シール材と前記第1ゲートドライバおよび前記第2ゲートドライバとが重ならない位置に配置されてもよい。

【0010】

本発明の一つの態様の表示装置は、前記シール材が、前記第1表示部の外周を取り囲む第1シール材と、前記第2表示部の外周を取り囲む第2シール材と、を含んでもよい。

【0011】

本発明の一つの態様の表示装置は、前記第1シール材のうちの前記第2表示部に面する部分と、前記第2シール材のうちの前記第1表示部に面する部分と、を一つのシール材で兼用してもよい。

【0012】

本発明の一つの態様の表示装置は、前記シール材が、前記第1表示部および前記第2表示部の外周を一括して取り囲むシール材で構成されてもよい。

【0013】

本発明の一つの態様の表示装置は、前記対向基板の一面に遮光層が設けられ、前記対向基板の法線方向から見て、前記遮光層と前記第1ゲートドライバ、および前記遮光層と前記第2ゲートドライバが、重なった位置に配置されてもよい。

【0014】

本発明の一つの態様の表示装置は、前記第1ゲートラインの本数が前記第2ゲートラインの本数よりも少なくてもよい。

【0015】

本発明の一つの態様の表示装置は、前記第1データラインおよび前記第2データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する2辺のうち、前記第1表示部に近い側の1辺に配置されてもよい。

【0016】

10

20

30

40

50

本発明の一つの態様の表示装置は、前記アレイ基板が、前記第1データラインと第1データライン用端子とを接続する第1データ引き出し線と、前記第2データラインと第2データライン用端子とを接続する第2データ引き出し線と、前記第1ゲートドライバと外部接続端子とを接続する第1ゲートドライバ用信号線と、前記第2ゲートドライバと外部接続端子とを接続する第2ゲートドライバ用信号線と、をさらに備え、前記第2データ引き出し線が、前記アレイ基板の前記配列方向と直交する方向に対向する2辺のうちの第1辺に配置され、前記第1データ引き出し線、前記第1ゲートドライバ用信号線、および前記第2ゲートドライバ用信号線が、前記2辺のうちの第2辺に配置されてもよい。

【0017】

本発明の一つの態様の表示装置は、前記アレイ基板が、前記第1表示部に対応する前記対向基板上の第1対向電極にコモン信号を供給する第1コモン引き出し線をさらに備え、前記第1コモン引き出し線の一部が、前記アレイ基板の一面における複数の第1データライン用端子群と複数の第2データライン用端子群とに挟まれた領域に配置されてもよい。

【0018】

本発明の一つの態様の表示装置は、前記アレイ基板が、前記第1データラインおよび前記第2データラインに対してデータ信号を供給するデータドライバを備え、

前記データドライバが、矩形状の前記アレイ基板の前記配列方向と直交する方向に対向する2辺のうちの第1辺に実装されてもよい。

【0019】

本発明の一つの態様の表示装置は、前記アレイ基板が、前記第1ゲートドライバと外部接続端子とを接続する第1ゲートドライバ用信号線と、前記第2ゲートドライバと外部接続端子とを接続する第2ゲートドライバ用信号線と、をさらに備え、

前記第1ゲートドライバ用信号線の一部および前記第2ゲートドライバ用信号線の一部が、前記アレイ基板の一面における複数の第1データライン用端子群と複数の第2データライン用端子群とに挟まれた領域に配置されてもよい。

【0020】

本発明の一つの態様の表示装置は、前記アレイ基板が、前記第1ゲートドライバと外部接続端子とを接続する複数の第1ゲートドライバ用信号線と、前記第2ゲートドライバと外部接続端子とを接続する複数の第2ゲートドライバ用信号線と、をさらに備え、前記複数の第1ゲートドライバ用信号線および前記複数の第2ゲートドライバ用信号線のうち、前記第1ゲートドライバと前記第2ゲートドライバとで同一の機能を有する信号線が共有されてもよい。

【0021】

本発明の一つの態様の表示装置は、第1表示部と第2表示部とが一面に並んで配置されたアレイ基板を備え、前記第1表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第1ゲートラインと、前記配列方向と交差する方向に延在する複数の第1データラインと、前記第1ゲートラインと前記第1データラインとに接続された第1薄膜トランジスタと、前記第1薄膜トランジスタに直接または間接的に接続された第1画素電極と、を備え、前記第2表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第2ゲートラインと、前記配列方向と交差する方向に延在する複数の第2データラインと、前記第2ゲートラインと前記第2データラインとに接続された第2薄膜トランジスタと、前記第2薄膜トランジスタに直接または間接的に接続された第2画素電極と、を備え、前記第1ゲートラインおよび前記第2ゲートラインにゲート信号を供給するゲートドライバが、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、前記ゲートドライバの少なくとも一部が、前記第1表示部と前記第2表示部とに挟まれた領域に形成される。

【0022】

本発明の一つの態様の表示装置は、前記第1ゲートラインの本数と前記第2ゲートラインの本数とが異なり、前記ゲートドライバの複数の出力トランジスタのうち、一部の出力トランジスタに前記第1ゲートラインおよび前記第2ゲートラインの双方が接続され、残

10

20

30

40

50

りの出力トランジスタに前記第 1 ゲートラインおよび前記第 2 ゲートラインのいずれか一方が接続され、前記第 1 ゲートラインおよび前記第 2 ゲートラインのいずれか一方が接続された出力トランジスタに、負荷容量調整部が接続されてもよい。

【0023】

本発明の一つの態様の表示装置は、前記ゲートドライバが、前記配列方向と交差する方向において、前記第 1 ゲートラインに接続された出力トランジスタを含む第 1 ゲートライン出力部と、前記第 2 ゲートラインに接続された出力トランジスタを含む第 2 ゲートライン出力部と、に分割されてもよい。

【0024】

本発明の一つの態様の表示装置は、前記トランジスタの半導体層が、インジウム、ガリウム、および亜鉛を含む酸化物半導体で構成されてもよい。

【発明の効果】

【0025】

本発明の一つの態様によれば、走査線ドライバの信頼性低下のおそれが少ない表示装置を提供することができる。また、本発明の一つの態様によれば、ドライバ回路内の素子の破壊、光硬化型シール材の硬化不良等の不具合が生じにくい表示装置を提供することができる。

【図面の簡単な説明】

【0026】

【図 1】第 1 実施形態の液晶表示装置の平面図である。

【図 2】図 1 の A - A ' 線に沿う断面図である。

【図 3】表示装置の周縁部の回路構成を示す平面図である。

【図 4】図 3 の A および A ' 部分の拡大平面図である。

【図 5】図 3 の B 部分の拡大平面図である。

【図 6】第 2 実施形態の液晶表示装置の平面図である。

【図 7】第 3 実施形態の液晶表示装置の平面図である。

【図 8】第 4 実施形態の液晶表示装置の平面図である。

【図 9】図 8 の C 部分の拡大図である。

【図 10】第 5 実施形態の液晶表示装置の要部の平面図である。

【図 11】第 6 実施形態の液晶表示装置の平面図である。

【図 12】図 11 の D 部分の拡大図である。

【図 13】第 7 実施形態の液晶表示装置の平面図である。

【発明を実施するための形態】

【0027】

[第 1 実施形態]

以下、本発明の第 1 実施形態について、図 1 ～図 5 を用いて説明する。

本実施形態では、表示装置として液晶表示装置の一例を挙げて説明する。

図 1 は、本実施形態の液晶表示装置の平面図である。図 2 は、図 1 の A - A ' 線に沿った断面図である。図 3 は、液晶表示装置の周縁部の回路構成を示す平面図である。図 4 は、図 3 の A および A ' 部分の拡大平面図である。図 5 は、図 3 の B 部分の拡大平面図である。

なお、以下の各図面においては各構成要素を見やすくするため、構成要素によって寸法の縮尺を異ならせて示すことがある。

【0028】

図 1、図 2 に示すように、本実施形態の液晶表示装置 1 は、アレイ基板 2 と、対向基板 3 と、アレイ基板 2 と対向基板 3 とを所定の間隔をおいて貼り合わせるシール材 4 A、4 B と、アレイ基板 2 と対向基板 3 とシール材 4 A、4 B とにより囲まれた空間内に封入された液晶層 5 と、を含む液晶パネル 6 を備えている。液晶表示装置 1 は、液晶パネル 6 の他、透過型液晶表示装置であればバックライト、一对の偏光板等を備えているが、これらは周知の構成であるため、説明および図示を省略する。本実施形態の液晶層は、特許請求

10

20

30

40

50

の範囲の「表示媒体」に対応する。

【0029】

液晶表示装置1は、第1表示部8と第2表示部9とが一方向（図1のy軸方向）に並んで配置された構成を有する。本実施形態の場合、シール材は、第1表示部8の外周を取り囲む第1シール材4Aと、第2表示部9の外周を取り囲む第2シール材4Bと、で構成されている。本実施形態の液晶表示装置1として、例えば垂直配向モード（VAモード）等の縦電界方式の液晶表示装置を想定している。第1表示部8と第2表示部9とは、独立して表示が可能である。液晶表示装置1は、いわゆる2画面タイプの液晶表示装置として、例えばゲーム機や携帯用電子機器に用いて好適である。

【0030】

図1に示すように、第1表示部8は、複数の第1ゲートライン10と、複数の第1データライン11と、を備えている。複数の第1ゲートライン10は、第1表示部8と第2表示部9との配列方向（図1のy軸方向）に延在している。複数の第1データライン11は、第1表示部8と第2表示部9との配列方向に直交する方向（図1のx軸方向）に延在している。隣り合う第1ゲートライン10と隣り合う第1データライン11とに囲まれた領域には、第1画素電極12がそれぞれ設けられている。第1表示部8は、マトリクス状に配置された複数の第1画素電極12を備えている。第1ゲートライン10と第1データライン11との交差点の近傍に、画素スイッチング用の第1薄膜トランジスタ7（Thin Film Transistor, 以下、TFTと略記する）が備えられている。第1TFT7は、第1ゲートライン10と第1データライン11とに接続されている。第1画素電極12は、第1TFT7に接続されている。したがって、第1画素電極12は、第1TFT7を介して第1ゲートライン10および第1データライン11に接続されている。第1画素電極12は、第1TFT7と直接接続される場合の他、第1TFT7とは異なるTFTや、容量素子を介して、第1TFT7と間接的に接続される場合がある。

【0031】

第2表示部9は、複数の第2ゲートライン13と、複数の第2データライン14と、を備えている。複数の第2ゲートライン13は、第1表示部8と第2表示部9との配列方向（図1のy軸方向）に延在している。複数の第2データライン14は、第1表示部8と第2表示部9との配列方向に直交する方向（図1のx軸方向）に延在している。隣り合う第2ゲートライン13と隣り合う第2データライン14とに囲まれた領域には、第2画素電極15がそれぞれ設けられている。第2表示部9は、マトリクス状に配置された複数の第2画素電極15を備えている。第2ゲートライン13と第2データライン14との交差点の近傍に、画素スイッチング用の第2TFT16が備えられている。第2TFT16は、第2ゲートライン13と第2データライン14とに接続されている。第2画素電極15は、第2TFT16に接続されている。したがって、第2画素電極15は、第2TFT16を介して第2ゲートライン13および第2データライン14に接続されている。第2画素電極15は、第2TFT16と直接接続される場合の他、第2TFT16とは異なるTFTや、容量素子を介して、第2TFT16と間接的に接続される場合がある。

【0032】

第1ゲートドライバ17は、第1表示部8と第2表示部9とに挟まれた領域に形成されている。第1ゲートドライバ17は、第1表示部8の複数の第1ゲートライン10にゲート信号を供給する機能を有する。第1ゲートドライバ17のx軸方向の寸法は、第1表示部8のx軸方向の寸法と略等しい。

【0033】

第2ゲートドライバ18の一部は、第1表示部8と第2表示部9とに挟まれた領域に形成されている。第2ゲートドライバ18は、複数の第2ゲートライン13にゲート信号を供給する機能を有する。第2ゲートドライバ18のx軸方向の寸法は、第2表示部9のx軸方向の寸法と略等しい。後述するように、第1表示部8のx軸方向の寸法は、第2表示部9のx軸方向の寸法よりも小さい。そのため、第2ゲートドライバ18の中央部は、第1表示部8と第2表示部9とに挟まれた領域に形成されている。第2ゲートドライバ18

の端部は、第 1 表示部 8 と第 2 表示部 9 とに挟まれた領域の左右にはみ出している。

【0034】

第 1 ゲートドライバ 17 および第 2 ゲートドライバ 18 の各々は、アレイ基板 2 の一面にモノリシックに形成された T F T (図示略) を含んで構成されている。より詳細には、第 1 ゲートドライバ 17 および第 2 ゲートドライバ 18 の各々は複数段のシフトレジスタ (図示略) を含み、シフトレジスタはアレイ基板 2 の一面にモノリシックに形成された T F T を含んで構成されている。

【0035】

図 1 に示すように、対向基板 3 の法線方向から見て、第 1 シール材 4 A および第 2 シール材 4 B と第 1 ゲートドライバ 17 および第 2 ゲートドライバ 18 とは、平面的に重ならない位置に配置されている。第 1 シール材 4 A と第 2 シール材 4 B とが平行に延在する部分は、第 1 ゲートドライバ 17 と第 2 ゲートドライバ 18 とに挟まれた領域に配置されている。

10

【0036】

アレイ基板 2 および対向基板 3 の形状は、ともに長方形である。アレイ基板 2 の一辺 (y 軸方向に延在する辺) の長さは、対向基板 3 の対応する一辺の長さよりも長い。そのため、アレイ基板 2 の下端は、対向基板 3 の下端の外側に張り出している。アレイ基板 2 のうち、対向基板 3 の外側に張り出した部分を、以下、張り出し部 2 h と称する。アレイ基板 2 の張り出し部 2 h に近い側に第 1 表示部 8 が配置され、張り出し部 2 h から遠い側に第 2 表示部 9 が配置されている。アレイ基板 2 の張り出し部 2 h に、データドライバ 19 が実装されている。データドライバ 19 は、第 1 データライン 11 および第 2 データライン 14 にデータ信号を供給する機能を有する。データドライバ 19 は、I C チップの形態でアレイ基板 2 に実装されている。

20

【0037】

以下、アレイ基板 2 および対向基板 3 の液晶層 5 に接する側の面を「内面」と称し、アレイ基板 2 および対向基板 3 の液晶層 5 に接する側と反対側の面を「外面」と称する。図 2 に示すように、アレイ基板 2 の内面に、複数の第 1 画素電極 12 と複数の第 2 画素電極 15 とが設けられている。第 1 画素電極 12 および第 2 画素電極 15 は、インジウム錫酸化物 (Indium Tin Oxide, 以下、I T O と略記する) 等の透明導電膜で構成されている。

【0038】

アレイ基板 2 の内面の中央部に、第 1 ゲートドライバ 17 と第 2 ゲートドライバ 18 とが設けられている。対向基板 3 の内面に、ブラックマトリクスと称される遮光膜 20 が設けられている。対向基板 3 の内面に、複数の第 1 画素電極 12 と対向するように第 1 対向電極 21 が設けられている。対向基板 3 の内面に、複数の第 2 画素電極 15 と対向するように第 2 対向電極 22 が設けられている。

30

【0039】

複数の第 1 画素電極 12 がマトリクス状に配列された領域は、実質的に表示に寄与する領域であり、この領域を第 1 表示部 8 とする。同様に、複数の第 2 画素電極 15 がマトリクス状に配列された領域は、実質的に表示に寄与する領域であり、この領域を第 2 表示部 9 とする。遮光膜 20 は、第 1 表示部 8 と第 2 表示部 9 とを除く部分に設けられている。言い換えると、遮光膜 20 は、第 1 表示部 8 および第 2 表示部 9 に対応する部分が開口している。図 1 では、遮光膜 20 が配置された箇所を網かけで示している。

40

【0040】

遮光膜 20 は、第 1 ゲートドライバ 17 および第 2 ゲートドライバ 18 と平面的に重なっている。この構成により、第 1 ゲートドライバ 17 および第 2 ゲートドライバ 18 のシフトレジスタを構成する T F T に対する外光の入射が抑えられる。その結果、T F T 特性のシフトが抑えられ、オフリーク電流を低減することができる。上記の構成は、特に T F T のチャネル層として、アモルファスシリコン、あるいは、インジウム (I n)、ガリウム (G a)、および亜鉛 (Z n) で構成された酸化物半導体 (I n G a Z n O) を用いたボトムゲート型 T F T に好適である。

50

【0041】

さらに、遮光膜20は、第1表示部8の第1ゲートライン10、第1データライン11、および第1TFTと重なる領域に格子状に設けられている。同様に、遮光膜20は、第2表示部9の第2ゲートライン13、第2データライン14、および第2TFTと重なる領域に格子状に設けられている。図1においては、図面を見やすくするため、各表示部8、9内の格子状の遮光膜の図示を省略する。

【0042】

図3は、図1の構成要素のうち、遮光膜20を省略し、遮光膜20の下方に隠れていたアレイ基板2の周縁部の駆動回路および配線群を示した図である。また、図1では一部省略したが、図3に示すように、アレイ基板2の張り出し部2hに複数の外部接続端子24が設けられている。フレキシブルプリント配線板25 (Flexible Printed Circuit, 以下、FPCと略記する) が、複数の外部接続端子24に接続されている。例えば、コントローラIC等の電子部品 (図示略) がFPC25に実装され、コントローラICから各種の信号が出力される。

【0043】

ゲートラインやデータラインの本数の一例を示すと、第1表示部8は、320本の第1ゲートライン10と、720本の第1データライン11と、を備えている。赤(R)、緑(G)、青(B)の3つのドットで1つの画素が構成され、1ドット毎に第1データライン11が備えられている。したがって、第1表示部8の画素数は、 320×240 である。第2表示部9は、400本の第2ゲートライン13と、720本の第2データライン14と、を備えている。第2表示部9の画素数は、 400×240 である。

また、隣り合う第1データライン11間の距離と、隣り合う第2データライン14間の距離と、は同じである。隣り合う第1ゲートライン10間の距離と、隣り合う第2ゲートライン13間の距離と、は同じである。すなわち、第1表示部8の画素サイズと、第2表示部9の画素サイズと、は同じである。

【0044】

アレイ基板2は、第1データ引き出し線群 (図3中の符号27の破線で囲んだ配線群) と、第2データ引き出し線群 (図3中の符号28の破線で囲んだ配線群) と、第1ゲートドライバ用信号線群および第2ゲートドライバ用信号線群 (図3では符号29の破線で一括して囲んだ配線群) と、を備えている。アレイ基板2は、上記の4種の配線群を備えている。

【0045】

図4に示すように、第1データ引き出し線群27は、第1データライン11と第1データライン用端子31 (図5参照) とを接続する複数の第1データ引き出し線32で構成されている。第2データ引き出し線群28は、第2データライン14と第2データライン用端子33 (図5参照) とを接続する複数の第2データ引き出し線34で構成されている。第1ゲートドライバ用信号線群29Aは、第1ゲートドライバ17と外部接続端子24A (図5参照) とを接続する複数の第1ゲートドライバ用信号線35で構成されている。第2ゲートドライバ用信号線群29Bは、第2ゲートドライバ18と外部接続端子24B (図5参照) とを接続する複数の第2ゲートドライバ用信号線36で構成されている。

【0046】

図3に示すように、上記のような画素数 (ゲートラインの本数) の違いに伴い、第1表示部8のx軸方向の寸法は、第2表示部9のx軸方向の寸法よりも小さい。そのため、第1表示部8の左右の額縁領域G1の幅W1 (x軸方向の寸法) は、第2表示部9の左右の額縁領域G2の幅W2 (x軸方向の寸法) よりも広い。そのため、第1表示部8が下側、すなわち、データドライバ19およびFPC25に近い側に配置され、第1表示部8の左右の額縁領域G1に、上記の4種の配線群が配置されている。この配置とした理由は後述する。

【0047】

再度詳細に説明すると、図4に示すように、複数の第2データ引き出し線34は、第2

10

20

30

40

50

表示部 9 の左側から引き出され、アレイ基板 2 の x 軸方向に対向する 2 辺のうちの左辺（第 1 辺）側の額縁領域 G 1, G 2 に配置されている。複数の第 1 データ引き出し線 3 2 は、第 1 表示部 8 の右側から引き出され、アレイ基板 2 の x 軸方向に対向する 2 辺のうちの右辺（第 2 辺）側の額縁領域 G 1 に配置されている。複数の第 1 ゲートドライバ用信号線 3 5 は、第 1 ゲートドライバ 1 7 の右側から引き出され、右辺側の額縁領域 G 1 に配置されている。複数の第 2 ゲートドライバ用信号線 3 6 は、第 2 ゲートドライバ 1 8 の右側から引き出され、右辺側の額縁領域 G 1 に配置されている。すなわち、複数の第 2 データ引き出し線 3 4 は、左辺側の額縁領域 G 1, G 2 に配置され、複数の第 1 データ引き出し線 3 2、複数の第 1 ゲートドライバ用信号線 3 5、および複数の第 2 ゲートドライバ用信号線 3 6 は、右辺側の額縁領域 G 1 に配置されている。

10

【0048】

第 1 ゲートドライバ用信号線 3 5 および第 2 ゲートドライバ用信号線 3 6 は、例えばクロック配線、スタートパルス配線、低電位配線、初期化用配線などを含む。低電位配線は、各ゲートラインに Low レベルの信号を供給する。初期化用配線は、ゲートドライバ内の特定の電極に対して周期的に初期電位を供給する。

【0049】

その他、図 4 に示すように、第 2 表示部 9 において、隣り合う 2 本の第 2 ゲートライン 1 3 の間に第 2 Cs ライン 3 8 が設けられている。第 2 Cs ライン 3 8 は、第 2 表示部 9 内の各画素内において保持容量（蓄積容量）を形成するための配線である。アレイ基板 2 の左辺側および右辺側の額縁領域 G 1, G 2 に、第 2 Cs 引き出し線 3 9 が設けられている。第 2 Cs 引き出し線 3 9 の上端は、第 2 Cs ライン 3 8 と接続されている。図 5 に示すように、第 2 Cs 引き出し線 3 9 の下端は、外部接続端子 2 4 C 2 と接続されている。

20

【0050】

同様に、第 1 表示部 8 において、隣り合う 2 本の第 1 ゲートライン 1 0 の間に第 1 Cs ライン 4 0 が設けられている。第 1 Cs ライン 4 0 は、第 1 表示部 8 内の各画素内において保持容量（蓄積容量）を形成するための配線である。図 5 に示すように、アレイ基板 2 の下辺側の額縁領域に、第 1 Cs 引き出し線 4 1 が設けられている。第 1 Cs 引き出し線 4 1 の上端は第 1 Cs ライン 4 0 と接続され、下端は外部接続端子 2 4 C 1 と接続されている。横電界方式の液晶表示装置の場合、Cs ラインおよび Cs 引き出し線に相当する構成要素が存在しない場合もある。また、保持容量（蓄積容量）を、表示部のほぼ全面に形成した透明電極（ITO 等）を用いて形成する構成の場合、Cs ラインに相当する構成要素が存在しない場合もある。この場合、上記透明電極は、表示部の周辺部で Cs 引き出し線と電氣的に接続される。

30

【0051】

図 4 に示すように、アレイ基板 2 の左辺側および右辺側の額縁領域 G 1, G 2 に、第 2 コモン引き出し線 4 2 が設けられている。第 2 コモン引き出し線 4 2 は、第 2 コモン転移 4 3 を介して第 2 対向電極 2 2（図 2 参照）と接続されている。第 2 コモン転移 4 3 は、アレイ基板 2 側の第 2 コモン引き出し線 4 2 と、対向基板 3 側の第 2 対向電極 2 2 と、を電氣的に接続する部材である。第 2 コモン転移 4 3 は、第 2 対向電極 2 2 上の複数の箇所に設けられている。第 2 コモン転移 4 3 の具体的な構成は、シール材に混入した金粒子、銀粒子等の導電性粒子、もしくはカーボンペースト等である。図 5 に示すように、複数の第 2 コモン引き出し線 4 2 は、外部接続端子 2 4 D とそれぞれ接続されている。

40

【0052】

図 5 に示すように、アレイ基板 2 の下辺側の額縁領域に、第 1 コモン引き出し線 4 4 が設けられている。第 1 コモン引き出し線 4 4 は、第 1 コモン転移 4 5 を介して第 1 対向電極 2 1（図 2 参照）と接続されている。第 1 コモン転移 4 5 は、アレイ基板 2 側の第 1 コモン引き出し線 4 4 と、対向基板 3 側の第 1 対向電極 2 1 と、を電氣的に接続する部材である。第 1 コモン転移 4 5 の具体的な構成は、第 2 コモン転移 4 3 と同じである。第 1 コモン引き出し線 4 4 の下端は、外部接続端子 2 4 E と接続されている。

【0053】

50

図 5 に示すように、アレイ基板 2 上のデータドライバ 19 に対応する領域の右側に、第 1 データ引き出し線 32 をデータドライバ 19 に接続するための第 1 データライン用端子 31 が設けられている。アレイ基板 2 上のデータドライバ 19 に対応する領域の左側に、第 2 データ引き出し線 34 をデータドライバ 19 に接続するための第 2 データライン用端子 33 が設けられている。複数の外部接続端子 24 の形成領域のうち、右寄りの領域に、複数の第 1 ゲートドライバ用信号線 35 用の外部接続端子 24 A と、複数の第 2 ゲートドライバ用信号線 36 用の外部接続端子 24 B と、が設けられている。

【0054】

上述したように、本実施形態においては、第 1 ゲートドライバ 17 と第 2 ゲートドライバ 18 とが、第 1 表示部 8 と第 2 表示部 9 とに挟まれた領域に形成されている。すなわち、第 1 ゲートドライバ 17 と第 2 ゲートドライバ 18 とは、アレイ基板 2 の周縁部ではなく、アレイ基板 2 の略中央に配置されている。そのため、第 1 ゲートドライバ 17 や第 2 ゲートドライバ 18 に水分が浸入しにくく、配線腐食やドライバ回路の素子性能低下に伴うゲートドライバの信頼性の低下が生じにくい。

【0055】

また、第 1 ゲートドライバ 17 および第 2 ゲートドライバ 18 が第 1 シール材 4 A および第 2 シール材 4 B の直下に配置されていない。そのため、液晶表示装置 1 の狭額縁化を図った場合でも、第 1 シール材 4 A および第 2 シール材 4 B からの応力が第 1 ゲートドライバ 17 および第 2 ゲートドライバ 18 の T F T に加わることを回避できる。その結果、T F T の破壊が抑制され、信頼性に優れたゲートドライバを実現することができる。

【0056】

さらに、第 1 シール材 4 A および第 2 シール材 4 B として、紫外光等の光硬化タイプのシール材を用いる場合であっても、第 1 ゲートドライバ 17 および第 2 ゲートドライバ 18 のパターンにより光が遮断されることがない。そのため、液晶表示装置 1 の製造プロセスにおいて、シール材をより確実に硬化させることができる。

【0057】

本実施形態のように、左右方向（x 軸方向）の寸法が小さい第 1 表示部 8 を、アレイ基板 2 の張り出し部 2 h に近い側、すなわちデータドライバ 19 や F P C 25 を実装する領域に近い側に配置することが、液晶表示装置 1 の狭額縁化を図る上で好ましい。その理由は以下の通りである。

【0058】

アレイ基板 2 のうち、データドライバ 19 や F P C 25 に近い領域には、各種の配線が集中して配置される。例えば本実施形態の場合、第 1 ゲートドライバ 17 と第 2 ゲートドライバ 18 とがアレイ基板 2 の略中央に配置されるため、多数の第 1 ゲートドライバ用信号線 35 や第 2 ゲートドライバ用信号線 36 を配置する領域が必要になる。この場合、データドライバ 19 や F P C 25 を実装する領域に近い第 1 表示部 8 の x 軸方向の寸法が小さいと、第 1 表示部 8 の左右に余白部分がでる。この余白部分に第 1 ゲートドライバ用信号線 35 や第 2 ゲートドライバ用信号線 36 を配置すればよい。仮にデータドライバ 19 や F P C 25 を実装する領域に近い側に寸法の大きい第 2 表示部 9 が配置されていたとすると、第 2 表示部 9 の左右に第 1 ゲートドライバ用信号線 35 や第 2 ゲートドライバ用信号線 36 を配置する領域を追加する必要がある。その場合、狭額縁化を図ることが難しくなる。

【0059】

本実施形態の場合、データドライバ 19 から遠い位置にある第 2 表示部 9 の第 2 データ引き出し線 34 は、左辺側の額縁領域に配置されているが、その他の第 1 データ引き出し線 32、第 1 ゲートドライバ用信号線 35、および第 2 ゲートドライバ用信号線 36 は、左辺側の額縁領域には配置されていない。この配置とした理由は、第 2 データ引き出し線 34 は、第 1 データ引き出し線 32 よりも長い分、信号の遅延や鈍りあるいは断線が生じやすい。そのため、第 2 データ引き出し線 34 を他の配線に比べて太くするための領域を確保することが好ましいからである。本実施形態では、第 2 データ引き出し線 34 の幅を

、第2表示部9の側方と第1表示部8の側方とで異ならせている。第2データ引き出し線34の幅は、第2表示部9の側方で例えば4 μ mであり、第1表示部8の側方で例えば6 μ mである。なお、本実施形態では、第1データ引き出し線32、第2データ引き出し線34は、ともに隣り合う引き出し線を異なる層に形成している。これにより、同じ層での配線ピッチを広げることができる。

【0060】

本実施形態の場合、第1コモン引き出し線44の一部は、データドライバ19の第1データライン用端子31と第2データライン用端子33とに挟まれた領域に配置されている。そのため、第1コモン引き出し線44は、外部接続端子24Eと第1コモン転移45とを最短距離で接続している。その結果、第1対向電極21に供給するコモン信号の遅延や鈍りを低減でき、第1コモン転移45の数を削減することができる。

10

【0061】

[第2実施形態]

以下、本発明の第2実施形態について、図6を参照して説明する。

本実施形態の液晶表示装置の基本構成は第1実施形態と同様であり、シール材の構成が第1実施形態と異なる。

図6は、本実施形態の液晶表示装置を示す平面図である。

図6において、第1実施形態の図1と共通の構成要素には同一の符号を付し、詳細な説明を省略する。

【0062】

20

第1実施形態では、シール材は、第1表示部8と第2表示部9の外周を個別に取り囲む第1シール材4Aと第2シール材4Bとで構成されていた。これに対して、図6に示すように、本実施形態の液晶表示装置48では、第1シール材4Aのうちの第2表示部9に面する辺の部分と、第2シール材4Bのうちの第1表示部8に面する辺の部分と、を一つのシール材4Cで共用している。共用している部分のシール材4Cは、第1ゲートドライバ17および第2ゲートドライバ18と重ならない位置に配置されている。全てのシール材4A、4B、4Cは一体のものでよい。その他の構成は第1実施形態と同様である。

【0063】

本実施形態においても、ゲートドライバに水分が浸入しにくく、かつ、シール材による応力がゲートドライバのTF Tに加わることを回避でき、信頼性に優れたゲートドライバを有する液晶表示装置を実現できる、という第1実施形態と同様の効果が得られる。

30

【0064】

一般に、液晶表示装置を立てた状態とした場合、重力により液晶表示装置の下側が膨れ、液晶層厚（セル厚）の異常が発生する場合がある。この問題を改善したい場合には、第1、第2実施形態のように、第1表示部8と第2表示部9との境界にシール材を形成し、液晶層5を分割する構成とすることが好ましい。

【0065】

[第3実施形態]

以下、本発明の第3実施形態について、図7を参照して説明する。

本実施形態の液晶表示装置の基本構成は第1実施形態と同様であり、シール材の構成が第1実施形態と異なる。

40

図7は、本実施形態の液晶表示装置を示す平面図である。

図7において、第1実施形態の図1と共通の構成要素には同一の符号を付し、詳細な説明を省略する。

【0066】

図7に示すように、本実施形態の液晶表示装置51では、第1表示部8と第2表示部9の外周を一括して取り囲むシール材4Dが設けられている。そのため、液晶層5（図2参照）は、第1表示部8と第2表示部9とで分割されていない。本実施形態の場合、シール材4Dは、液晶表示装置51の中央部には配置されないため、第1ゲートドライバ17および第2ゲートドライバ18と重なることはない。その他の構成は第1実施形態と同様で

50

ある。

【0067】

本実施形態においても、ゲートドライバに水分が浸入しにくく、かつ、シール材による応力がゲートドライバのTFTに加わることを回避でき、信頼性に優れたゲートドライバを有する液晶表示装置を実現できる、という第1実施形態と同様の効果が得られる。

【0068】

シール材形成工程でディスペンサなどを用いてシール材を塗布する場合、製造工程を短縮する観点から、本実施形態のように、シール材のパターンを極力簡易なものとするのが好ましい。第1～第3実施形態のシール材のパターンは、液晶パネルのサイズ、シール材の形成方法、液晶の注入方法などに応じて適宜選択すればよい。シール材の形成方法には、例えばスクリーン版を用いた印刷法、ディスペンサを用いた塗布法などが挙げられる。液晶の注入方法には、例えば液晶滴下法、注入口からの真空注入法などが挙げられる。

【0069】

[第4実施形態]

以下、本発明の第4実施形態について、図8、図9を参照して説明する。

本実施形態の液晶表示装置の基本構成は第1実施形態と同様であり、両基板の形状、およびゲートドライバとFPCの配置が第1実施形態と異なる。

図8は、本実施形態の液晶表示装置を示す平面図である。図9は、図8のC部分の拡大図である。

図8、図9において、第1実施形態の図3と共通の構成要素には同一の符号を付し、詳細な説明を省略する。

【0070】

図8に示すように、本実施形態の液晶表示装置54は、アレイ基板55および対向基板56の形状はともに長方形である。アレイ基板55の一边(x軸方向に延在する辺)の長さは対向基板56の対応する一边の長さよりも長い。そのため、アレイ基板55の左端は、対向基板56の左端の外側に張り出している。ただし、第1表示部8と第2表示部9の配列方向は、第1実施形態と同様、y軸方向である。アレイ基板55の左端の張り出し部55hに、ゲートドライバ19およびFPC25が実装されている。この構成は、左右方向の額縁サイズよりも、上下方向の額縁サイズを小さくしたい場合に好適である。

【0071】

図9に示すように、複数の第1ゲートドライバ用信号線35は、第1ゲートドライバ17の左端から引き出され、左側に延在して第1ゲートドライバ用信号線用の端子24Aに接続されている。同様に、複数の第2ゲートドライバ用信号線36は、第2ゲートドライバ18の左端から引き出され、左側に延在して第2ゲートドライバ用信号線用の端子24Bに接続されている。複数の第1ゲートドライバ用信号線35の一部と複数の第2ゲートドライバ用信号線36の一部とは、複数の第1データライン用端子31と複数の第2データライン用端子33とに挟まれた領域に配置されている。

【0072】

本実施形態においても、ゲートドライバに水分が浸入しにくく、かつ、シール材による応力がゲートドライバのTFTに加わることを回避でき、信頼性に優れたゲートドライバを有する液晶表示装置を実現できる、という第1実施形態と同様の効果が得られる。

【0073】

さらに本実施形態の場合、第1ゲートドライバ17および第2ゲートドライバ18とFPC25間の距離が近く、第1ゲートドライバ用信号線35および第2ゲートドライバ用信号線36は、各外部接続端子24A、24Bと各ゲートドライバ17、18との間を最短距離で接続している。この構成により、ゲート信号の遅延や鈍りを低減することができる。

【0074】

[第5実施形態]

以下、本発明の第5実施形態について、図10を参照して説明する。

本実施形態の液晶表示装置の基本構成は第1実施形態と同様であり、ゲートドライバ用信号線の一部が第1実施形態と異なる。

図10は、本実施形態の液晶表示装置の要部を示す平面図である。図10は、第1実施形態で用いた図4のA'部分に対応する箇所を示している。

図10において、第1実施形態の図4と共通の構成要素には同一の符号を付し、詳細な説明を省略する。

【0075】

図10に示すように、本実施形態の液晶表示装置57では、第1ゲートドライバ用信号線35と第2ゲートドライバ用信号線36とのうち、低電位配線58を第1ゲートドライバ17と第2ゲートドライバ18とで共用している。低電位配線58は、外部接続端子から延びる1本の本線58aと、本線58aが第1ゲートドライバ17および第2ゲートドライバ18の直前の分岐点Pで2本に分岐した分岐線58bと、を有する。各分岐線58bは、第1ゲートドライバ17もしくは第2ゲートドライバ18に接続されている。低電位配線58は、ゲートラインにLowレベルの信号を供給するための配線である。すなわち、複数の第1ゲートドライバ用信号線35と複数の第2ゲートドライバ用信号線36とのうち、第1ゲートドライバ17と第2ゲートドライバ18とで同一の機能を有する信号線が共有されている。その他の構成は第1実施形態と同様である。

【0076】

本実施形態においても、ゲートドライバに水分が浸入しにくく、かつ、シール材による応力がゲートドライバのTF Tに加わることを回避でき、信頼性に優れたゲートドライバを有する液晶表示装置を実現できる、という第1実施形態と同様の効果が得られる。

【0077】

さらに、ゲートドライバ用信号線の総本数を減らすことができるため、液晶表示装置57の更なる狭額縁化が図れる。また、ゲートドライバ用信号線の総本数が減る分、FPC接続用の端子の数を減らすことができるため、FPC25の幅を小さくできる。これにより、FPC25を含めた液晶モジュールの小型化が図れる。なお、低電位配線58に限らず、例えば初期化用配線などの他の配線を第1ゲートドライバ17と第2ゲートドライバ18とで共用することも可能である。なお、これらの構成を実現する際には、第1表示部8と第2表示部9とで駆動タイミングを合わせる必要がある。

【0078】

[第6実施形態]

以下、本発明の第6実施形態について、図11、図12を参照して説明する。

本実施形態の液晶表示装置の基本構成は第1実施形態と同様であり、ゲートドライバの構成が第1実施形態と異なる。

図11は、本実施形態の液晶表示装置を示す平面図である。図12は、図11のD部分の拡大図である。

図11、図12において、第1実施形態の図3、図4と共通の構成要素には同一の符号を付し、詳細な説明を省略する。

【0079】

第1実施形態の液晶表示装置1は、第1表示部用の第1ゲートドライバ17と第2表示部用の第2ゲートドライバ18とを別個に備えていた。これに対して、図11に示すように、本実施形態の液晶表示装置61は、第1表示部8の第1ゲートライン10および第2表示部9の第2ゲートライン13にゲート信号を供給するゲートドライバ62を備えている。すなわち、第1表示部8と第2表示部9とが一つのゲートドライバ62を共用している。ゲートドライバ62は複数段のシフトレジスタ（図示略）を含み、シフトレジスタはアレイ基板2にモノリシックに形成されたTF T（図示略）を含んで構成されている。ゲートドライバ62の一部は、第1表示部8と第2表示部9とに挟まれた領域に形成されている。図11では、シール材の図示を省略しているが、本実施形態でも、シール材とゲートドライバ62とは、平面的に重ならない位置に配置されている。

【0080】

本実施形態の場合、一つのゲートドライバ62が第1表示部8と第2表示部9とで共用されているため、複数のゲートドライバ用信号線63も第1表示部8と第2表示部9とで共用されている。複数のゲートドライバ用信号線63は、ゲートドライバ62の右端から引き出され、アレイ基板2の右辺に沿って配置され、外部接続端子24に接続されている。

【0081】

ゲートドライバ62の内部において、各ゲートラインに対してゲート信号を出力する出力TFTが第1表示部8と第2表示部9とで共用されている。また、本実施形態においても、第1実施形態と同様、第2表示部9の第2ゲートライン13の本数は第1表示部8の第1ゲートライン10の本数よりも多い。そのため、複数の出力TFTの中に、第1ゲートライン10と第2ゲートライン13の双方に接続された出力TFTと、第2ゲートライン13のみに接続された出力TFTと、が存在することになる。例えば、第1ゲートライン10が320本、第2ゲートライン13が400本であったとすると、400個の出力TFTのうち、320個の出力TFTは第1ゲートライン10と第2ゲートライン13の双方に接続され、80個の出力TFTは第2ゲートライン13のみに接続される。

【0082】

図12に示すように、第2ゲートライン13のみに接続された出力TFT（図示略）の各々に、負荷容量調整部64が接続されている。負荷容量調整部64は、例えば第2Cs引き出し線39と出力TFTのドレイン電極（ゲートラインと接続される側の電極）とを、ゲート絶縁膜を介して重畳させることで実現できる。一般に、2本のゲートラインに接続された出力TFTと1本のゲートラインに接続された出力TFTとでは負荷容量が異なる。負荷容量が異なると、ゲート信号の遅延や鈍りの生じ方が異なり、各画素容量への充電量の差やフィードスルー電圧の差により輝度差が生じる場合がある。そのため、第2表示部9において、第1ゲートライン10と出力TFTを共用している第2ゲートライン13に対応する画素の領域と、第1ゲートライン10と出力TFTを共用していない第2ゲートライン13に対応する画素の領域と、で、ブロック状の輝度差が生じる。この問題に対し、1本のゲートラインに接続された出力TFTに負荷容量調整部64を接続することにより、両者の負荷容量を略一致させることができる。その結果、上記のブロック状の輝度差を抑制できるという効果が得られる。

なお、第1ゲートライン10の本数と第2ゲートライン13の本数が等しい場合には負荷容量調整部64は不要である。その他の構成は第1実施形態と同様である。

【0083】

本実施形態においても、ゲートドライバに水分が浸入しにくく、かつ、シール材による応力がゲートドライバのTFTに加わることを回避でき、信頼性に優れたゲートドライバを有する液晶表示装置を実現できる、という第1実施形態と同様の効果が得られる。

【0084】

特に本実施形態の場合、ゲートドライバ用信号線63が第1表示部8と第2表示部9とで共用されているため、ゲートドライバ用信号線63を配置する領域を第1実施形態に比べて狭くすることができる。その結果、上下方向と左右方向の額縁領域をともに狭くすることができる。また、ゲートドライバ用信号線63の総本数が減る分、外部接続端子24の数を減らすことができるため、FPC25の幅を小さくできる。これにより、FPC25を含めた液晶モジュールの小型化が図れる。本実施形態の構成を実現するには、第1表示部8と第2表示部9とで駆動タイミングを合わせる必要がある。

【0085】

[第7実施形態]

以下、本発明の第7実施形態について、図13を参照して説明する。

本実施形態の液晶表示装置の基本構成は第6実施形態と同様であり、ゲートドライバの構成が第1実施形態と異なる。

図13は、本実施形態の液晶表示装置を示す平面図である。

図13において、第6実施形態の図11と共通の構成要素には同一の符号を付し、詳細

10

20

30

40

50

な説明を省略する。

【0086】

図13に示すように、本実施形態の液晶表示装置67は、第1表示部8と第2表示部9とで一つのゲートドライバ69を共有している点で第6実施形態と同様である。しかしながら、ゲートドライバ69の出力部を、第1ゲートライン用出力部68Aと第2ゲートライン用出力部68Bとに分割している点で、第6実施形態と異なる。具体的には、ゲートドライバ69の右側の部分が第1ゲートライン出力部68Aに割り当てられ、ゲートドライバ69の左側の部分が第2ゲートライン出力部68Bに割り当てられている。そのため、全ての第1ゲートライン10はゲートドライバ69の右側の部分からのみ引き出され、全ての第2ゲートライン13はゲートドライバ69の左側の部分からのみ引き出されている。その他の構成は第6実施形態と同様である。

10

【0087】

本実施形態においても、ゲートドライバに水分が浸入しにくく、かつ、シール材による応力がゲートドライバのTF Tに加わることを回避でき、信頼性に優れたゲートドライバを有する液晶表示装置を実現できる、という第1実施形態と同様の効果が得られる。

【0088】

特に本実施形態は、ゲートドライバ69内の出力TF Tおよび画素領域内のTF Tのチャンネル層に、インジウム(In)、ガリウム(Ga)、および亜鉛(Zn)で構成された酸化物半導体(InGaZnO)を用いる場合に好適である。その理由は、InGaZnO酸化物半導体を用いたTF Tの場合、オン電流が大きく、オフ電流が小さく、TF Tサイズの小型化が可能だからである。

20

【0089】

なお、本発明の技術範囲は上記実施形態に限定されるものではなく、本発明の趣旨を逸脱しない範囲において種々の変更を加えることが可能である。

例えば上記実施形態では、第1表示部と第2表示部とでゲートラインの本数および画素数が異なる例を挙げたが、本発明はこれに限るものではない。例えば、第1表示部と第2表示部とで画素数が等しく、画素サイズが異なり、第1表示部の面積と第2表示部の面積とが異なる構成であってもよい。もしくは、第1表示部と第2表示部とでゲートラインの本数が等しく、データラインの本数が異なる構成であってもよい。もしくは、第1表示部と第2表示部とでゲートラインの本数、データラインの本数がともに異なる構成であってもよい。

30

【0090】

上記実施形態では、第1データラインにデータ信号を出力するデータドライバと、第2データラインにデータ信号を出力するデータドライバと、が一つのデータドライバで構成される例を示した。ただし、第1データラインにデータ信号を出力するデータドライバと、第2データラインにデータ信号を出力するデータドライバと、が個別のデータドライバであってもよい。すなわち、アレイ基板に2個のデータドライバが実装される構成であってもよい。また、一つの表示部用に複数のデータドライバが備えられていてもよい。その他、各種の回路や配線の数、配置、形状等についても、上記実施形態に限らず、適宜変更が可能である。

40

【0091】

本発明の表示装置は、液晶表示装置に限定されるものではなく、例えば、白の帯電粒子と黒の帯電粒子とを封入したマイクロカプセルを表示媒体とした電子ペーパーであってもよい。あるいは、本発明の表示装置は、電荷の注入により発光を生じる有機発光層を表示媒体とした有機エレクトロルミネッセンス表示装置であってもよい。

【産業上の利用可能性】

【0092】

本発明は、液晶表示装置、電子ペーパー、有機エレクトロルミネッセンス表示装置等の各種表示装置に利用可能である。

【符号の説明】

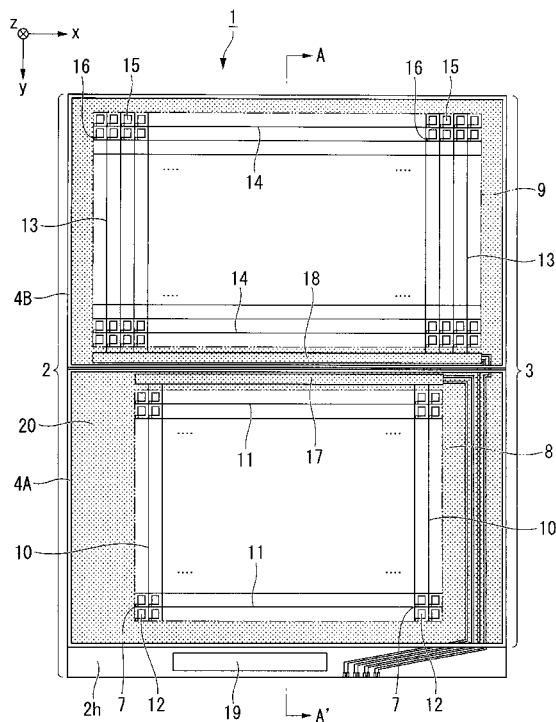
50

【0093】

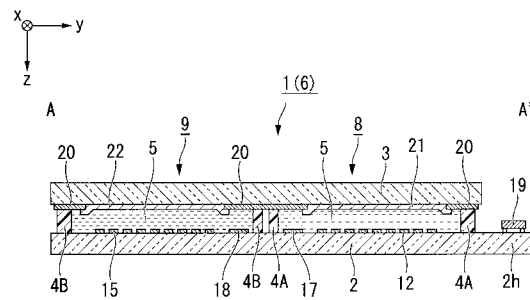
1, 48, 51, 54, 57, 61, 67…液晶表示装置、2…アレイ基板、3…対向基板、4A…第1シール材、4B…第2シール材、4C, 4D…シール材、5…液晶層（表示媒体）、8…第1表示部、9…第2表示部、10…第1ゲートライン、11…第1データライン、12…第1画素電極、7…第1TFT、13…第2ゲートライン、14…第2データライン、15…第2画素電極、16…第2TFT、17…第1ゲートドライバ、18…第2ゲートドライバ、19…データドライバ、20…遮光膜、21…第1対向電極、22…第2対向電極、32…第1データ引き出し線、34…第2データ引き出し線、35…第1ゲートドライバ用信号線、36…第2ゲートドライバ用信号線、44…第1コモン引き出し線、58…低電位配線、62, 69…ゲートドライバ、63…ゲートドライバ用信号線、64…負荷容量調整部、68A…第1ゲートライン用出力部、68B…第2ゲートライン用出力部。

10

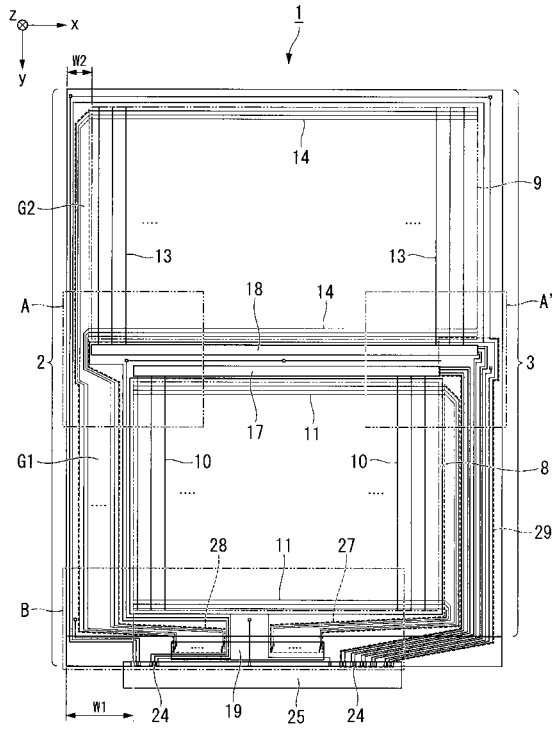
【図1】



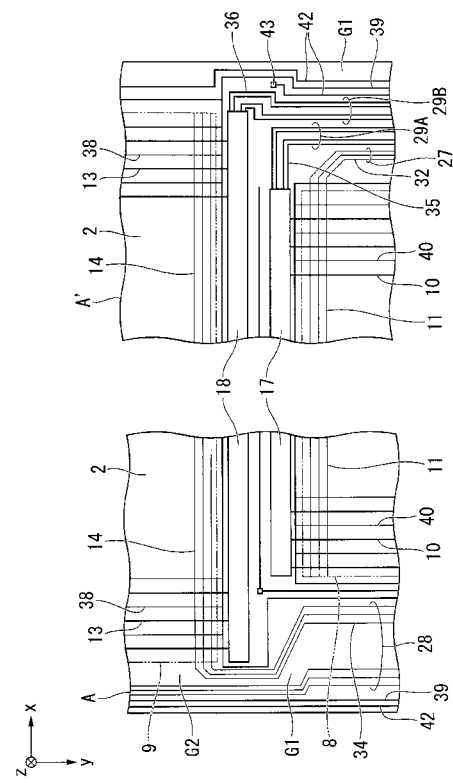
【図2】



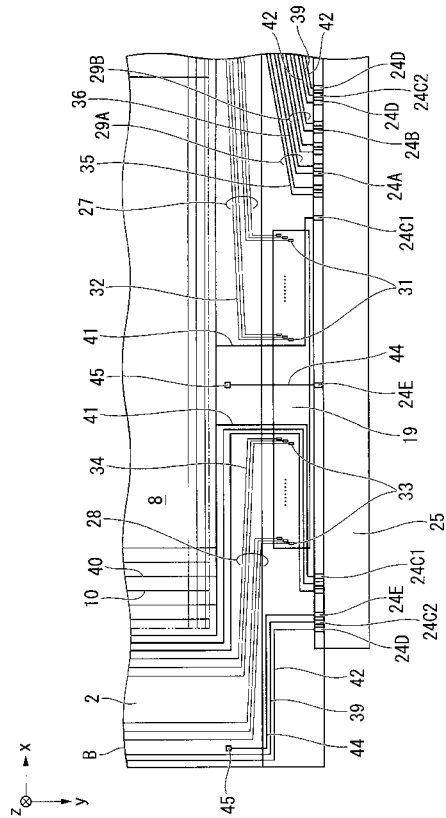
【図 3】



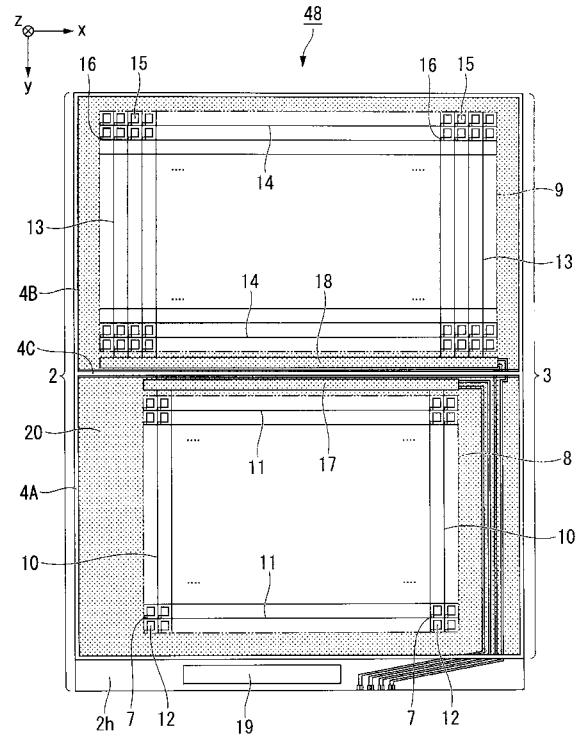
【図 4】



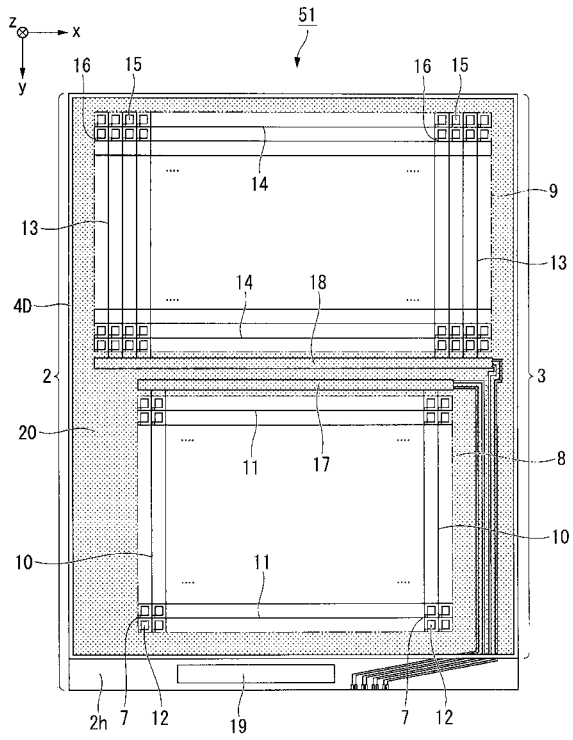
【図 5】



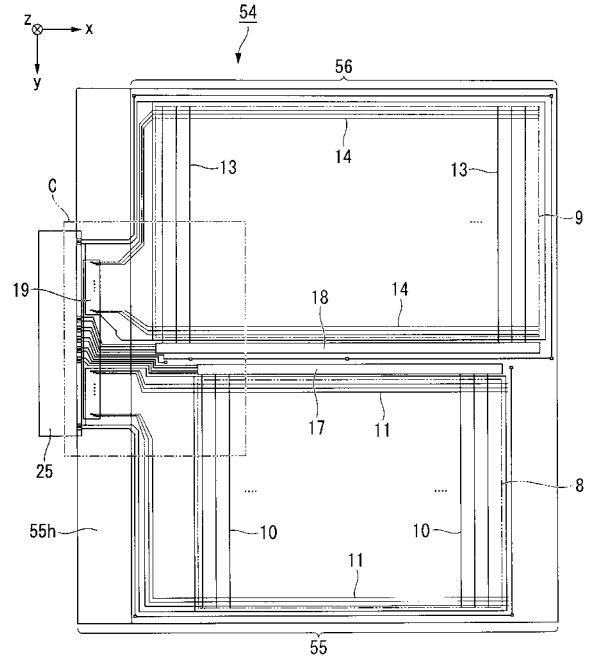
【図 6】



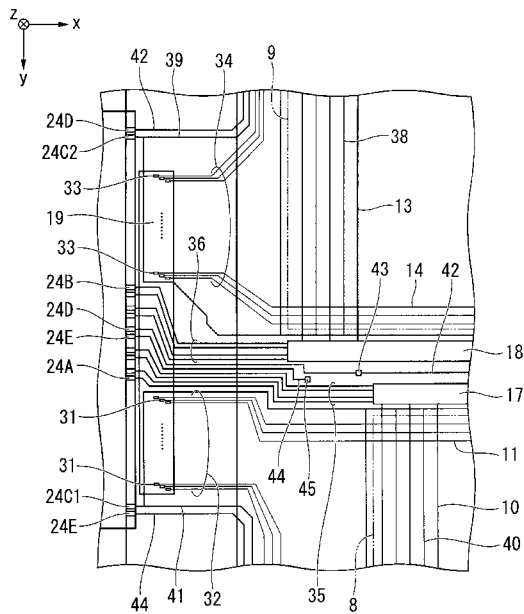
【図 7】



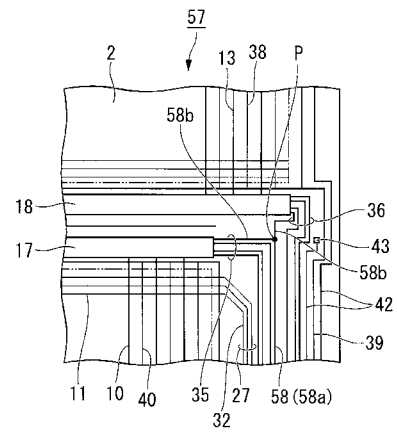
【図 8】



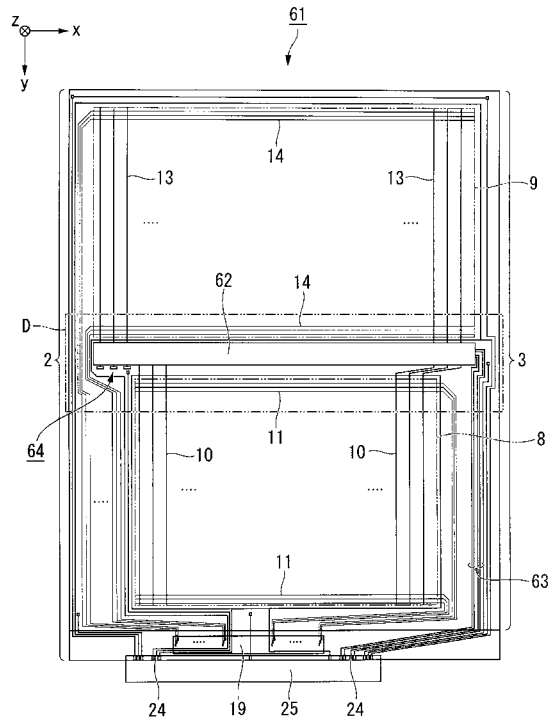
【図 9】



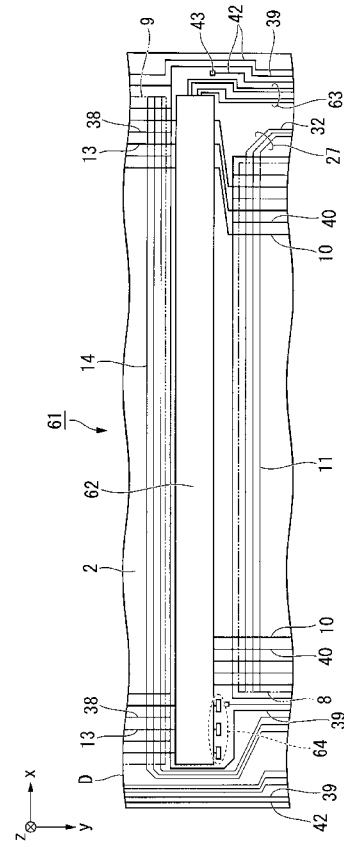
【図 10】



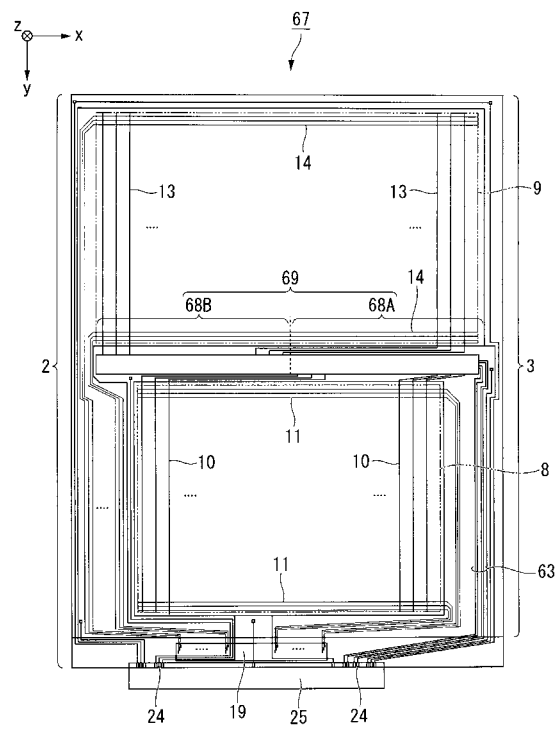
【図 1 1】



【図 1 2】



【図 1 3】



【手続補正書】

【提出日】平成27年7月29日(2015.7.29)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

第 1 表示部と第 2 表示部とが一面に並んで配置されたアレイ基板を備え、

前記第 1 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 1 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 1 データラインと、前記第 1 ゲートラインと前記第 1 データラインとに接続された第 1 薄膜トランジスタと、前記第 1 薄膜トランジスタに直接または間接的に接続された第 1 画素電極と、を備え、

前記第 2 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 2 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 2 データラインと、前記第 2 ゲートラインと前記第 2 データラインとに接続された第 2 薄膜トランジスタと、前記第 2 薄膜トランジスタに直接または間接的に接続された第 2 画素電極と、を備え、

前記第 1 ゲートラインにゲート信号を供給する第 1 ゲートドライバおよび前記第 2 ゲートラインにゲート信号を供給する第 2 ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第 1 ゲートドライバの少なくとも一部および前記第 2 ゲートドライバの少なくとも一部が、前記第 1 表示部と前記第 2 表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第 1 ゲートドライバおよび前記第 2 ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第 1 表示部の外周を取り囲む第 1 シール材と、前記第 2 表示部の外周を取り囲む第 2 シール材と、を含む表示装置。

【請求項 2】

前記第 1 シール材のうちの前記第 2 表示部に面する部分と、前記第 2 シール材のうちの前記第 1 表示部に面する部分と、を一つのシール材で共用する請求項 1 に記載の表示装置。

【請求項 3】

第 1 表示部と第 2 表示部とが一面に並んで配置されたアレイ基板を備え、

前記第 1 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 1 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 1 データラインと、前記第 1 ゲートラインと前記第 1 データラインとに接続された第 1 薄膜トランジスタと、前記第 1 薄膜トランジスタに直接または間接的に接続された第 1 画素電極と、を備え、

前記第 2 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 2 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 2 データラインと、前記第 2 ゲートラインと前記第 2 データラインとに接続された第 2 薄膜トランジスタと、前記第 2 薄膜トランジスタに直接または間接的に接続された第 2 画素電極と、を備え、

前記第 1 ゲートラインにゲート信号を供給する第 1 ゲートドライバおよび前記第 2 ゲートラインにゲート信号を供給する第 2 ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第 1 ゲートドライバの少なくとも一部および前記第 2 ゲートドライバの少なくとも一部が、前記第 1 表示部と前記第 2 表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、をさらに備え、

ル材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第 1 ゲートドライバおよび前記第 2 ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第 1 表示部および前記第 2 表示部の外周を一括して取り囲むシール材で構成される表示装置。

【請求項 4】

前記対向基板の一面に遮光層が設けられ、

前記対向基板の法線方向から見て、前記遮光層と前記第 1 ゲートドライバ、および前記遮光層と前記第 2 ゲートドライバが、重なった位置に配置される請求項 1 から請求項 3 までのいずれか一項に記載の表示装置。

【請求項 5】

前記第 1 ゲートラインの本数が前記第 2 ゲートラインの本数よりも少ない請求項 1 から請求項 4 までのいずれか一項に記載の表示装置。

【請求項 6】

前記第 1 データラインおよび前記第 2 データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する 2 辺のうち、前記第 1 表示部に近い側の 1 辺に配置される請求項 5 に記載の表示装置。

【請求項 7】

前記アレイ基板が、前記第 1 データラインと第 1 データライン用端子とを接続する第 1 データ引き出し線と、前記第 2 データラインと第 2 データライン用端子とを接続する第 2 データ引き出し線と、前記第 1 ゲートドライバと外部接続端子とを接続する第 1 ゲートドライバ用信号線と、前記第 2 ゲートドライバと外部接続端子とを接続する第 2 ゲートドライバ用信号線と、をさらに備え、

前記第 2 データ引き出し線が、前記アレイ基板の前記配列方向と直交する方向に対向する 2 辺のうちの第 1 辺に配置され、

前記第 1 データ引き出し線、前記第 1 ゲートドライバ用信号線、および前記第 2 ゲートドライバ用信号線が、前記 2 辺のうちの第 2 辺に配置される請求項 6 に記載の表示装置。

【請求項 8】

前記アレイ基板が、前記第 1 表示部に対応する前記対向基板上の第 1 対向電極に共通信号を供給する第 1 コモン引き出し線をさらに備え、

前記第 1 コモン引き出し線の一部が、前記アレイ基板の一面における複数の第 1 データライン用端子と複数の第 2 データライン用端子とに挟まれた領域に配置される請求項 6 または請求項 7 に記載の表示装置。

【請求項 9】

前記アレイ基板が、前記第 1 データラインおよび前記第 2 データラインに対してデータ信号を供給するデータドライバを備え、

前記データドライバが、矩形状の前記アレイ基板の前記配列方向と直交する方向に対向する 2 辺のうちの第 1 辺に実装され、

前記アレイ基板が、前記第 1 ゲートドライバと外部接続端子とを接続する第 1 ゲートドライバ用信号線と、前記第 2 ゲートドライバと外部接続端子とを接続する第 2 ゲートドライバ用信号線と、をさらに備え、

前記第 1 ゲートドライバ用信号線の一部および前記第 2 ゲートドライバ用信号線の一部が、前記アレイ基板の一面における複数の第 1 データライン用端子と複数の第 2 データライン用端子とに挟まれた領域に配置される請求項 1 から請求項 5 までのいずれか一項に記載の表示装置。

【請求項 10】

前記アレイ基板が、前記第 1 ゲートドライバと外部接続端子とを接続する複数の第 1 ゲートドライバ用信号線と、前記第 2 ゲートドライバと外部接続端子とを接続する複数の第 2 ゲートドライバ用信号線と、をさらに備え、

前記複数の第1ゲートドライバ用信号線および前記複数の第2ゲートドライバ用信号線のうち、前記第1ゲートドライバと前記第2ゲートドライバとで同一の機能を有する信号線が共有される請求項1から請求項9までのいずれか一項に記載の表示装置。

【請求項11】

第1表示部と第2表示部とが一面に並んで配置されたアレイ基板を備え、

前記第1表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第1ゲートラインと、前記配列方向と交差する方向に延在する複数の第1データラインと、前記第1ゲートラインと前記第1データラインとに接続された第1薄膜トランジスタと、前記第1薄膜トランジスタに直接または間接的に接続された第1画素電極と、を備え、

前記第2表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第2ゲートラインと、前記配列方向と交差する方向に延在する複数の第2データラインと、前記第2ゲートラインと前記第2データラインとに接続された第2薄膜トランジスタと、前記第2薄膜トランジスタに直接または間接的に接続された第2画素電極と、を備え、

前記第1ゲートラインおよび前記第2ゲートラインにゲート信号を供給するゲートドライバが、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、前記ゲートドライバの少なくとも一部が、前記第1表示部と前記第2表示部とに挟まれた領域に形成され、

前記第1ゲートラインの本数と前記第2ゲートラインの本数とが異なり、

前記ゲートドライバの複数の出力トランジスタのうち、一部の出力トランジスタに前記第1ゲートラインおよび前記第2ゲートラインの双方が接続され、残りの出力トランジスタに前記第1ゲートラインおよび前記第2ゲートラインのいずれか一方が接続され、

前記第1ゲートラインおよび前記第2ゲートラインのいずれか一方が接続された出力トランジスタに、負荷容量調整部が接続される表示装置。

【請求項12】

前記ゲートドライバが、前記配列方向と交差する方向において、前記第1ゲートラインに接続された出力トランジスタを含む第1ゲートライン出力部と、前記第2ゲートラインに接続された出力トランジスタを含む第2ゲートライン出力部と、に分割される請求項1に記載の表示装置。

【請求項13】

前記トランジスタの半導体層が、インジウム、ガリウム、および亜鉛を含む酸化物半導体で構成される請求項1から請求項12までのいずれか一項に記載の表示装置。

【手続補正書】

【提出日】平成28年6月3日(2016.6.3)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

第1表示部と第2表示部とが一面に並んで配置されたアレイ基板を備え、

前記第1表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第1ゲートラインと、前記配列方向と交差する方向に延在する複数の第1データラインと、前記第1ゲートラインと前記第1データラインとに接続された第1薄膜トランジスタと、前記第1薄膜トランジスタに直接または間接的に接続された第1画素電極と、を備え、

前記第2表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第2ゲートラインと、前記配列方向と交差する方向に延在する複数の第2データラインと、前記第2ゲートラインと前記第2データラインとに接続された第2薄膜トランジスタと、前記第2薄膜トランジスタに直接または間接的に接続された第2画素電極と、を備え、

前記第1ゲートラインにゲート信号を供給する第1ゲートドライバおよび前記第2ゲ

トラインにゲート信号を供給する第2ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第1ゲートドライバの少なくとも一部および前記第2ゲートドライバの少なくとも一部が、前記第1表示部と前記第2表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第1ゲートドライバおよび前記第2ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第1表示部の外周を取り囲む第1シール材と、前記第2表示部の外周を取り囲む第2シール材と、を含み、

前記第1ゲートラインの本数が前記第2ゲートラインの本数よりも少なく、

前記第1データラインおよび前記第2データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する2辺のうち、前記第1表示部に近い側の1辺に配置され、

前記アレイ基板が、前記第1データラインと第1データライン用端子とを接続する第1データ引き出し線と、前記第2データラインと第2データライン用端子とを接続する第2データ引き出し線と、前記第1ゲートドライバと外部接続端子とを接続する第1ゲートドライバ用信号線と、前記第2ゲートドライバと外部接続端子とを接続する第2ゲートドライバ用信号線と、をさらに備え、

前記第2データ引き出し線が、前記アレイ基板の前記配列方向と直交する方向に対向する2辺うちの第1辺に配置され、前記第1データ引き出し線、前記第1ゲートドライバ用信号線、および前記第2ゲートドライバ用信号線が、前記2辺うちの第2辺に配置される、表示装置。

【請求項2】

第1表示部と第2表示部とが一面に並んで配置されたアレイ基板を備え、

前記第1表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第1ゲートラインと、前記配列方向と交差する方向に延在する複数の第1データラインと、前記第1ゲートラインと前記第1データラインとに接続された第1薄膜トランジスタと、前記第1薄膜トランジスタに直接または間接的に接続された第1画素電極と、を備え、

前記第2表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第2ゲートラインと、前記配列方向と交差する方向に延在する複数の第2データラインと、前記第2ゲートラインと前記第2データラインとに接続された第2薄膜トランジスタと、前記第2薄膜トランジスタに直接または間接的に接続された第2画素電極と、を備え、

前記第1ゲートラインにゲート信号を供給する第1ゲートドライバおよび前記第2ゲートラインにゲート信号を供給する第2ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第1ゲートドライバの少なくとも一部および前記第2ゲートドライバの少なくとも一部が、前記第1表示部と前記第2表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第1ゲートドライバおよび前記第2ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第1表示部および前記第2表示部の外周を一括して取り囲むシール材で構成され、

前記第1ゲートラインの本数が前記第2ゲートラインの本数よりも少なく、

前記第1データラインおよび前記第2データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する2辺のうち、前記第1表示部に近い側の1辺に配置され、

前記アレイ基板が、前記第 1 データラインと第 1 データライン用端子とを接続する第 1 データ引き出し線と、前記第 2 データラインと第 2 データライン用端子とを接続する第 2 データ引き出し線と、前記第 1 ゲートドライバと外部接続端子とを接続する第 1 ゲートドライバ用信号線と、前記第 2 ゲートドライバと外部接続端子とを接続する第 2 ゲートドライバ用信号線と、をさらに備え、

前記第 2 データ引き出し線が、前記アレイ基板の前記配列方向と直交する方向に対向する 2 辺のうちの第 1 辺に配置され、前記第 1 データ引き出し線、前記第 1 ゲートドライバ用信号線、および前記第 2 ゲートドライバ用信号線が、前記 2 辺のうちの第 2 辺に配置される、表示装置。

【請求項 3】

前記アレイ基板が、前記第 1 表示部に対応する前記対向基板上の第 1 対向電極に共通信号を供給する第 1 コモン引き出し線をさらに備え、

前記第 1 コモン引き出し線の一部が、前記アレイ基板の一面における複数の第 1 データライン用端子と複数の第 2 データライン用端子とに挟まれた領域に配置される、請求項 1 または請求項 2 に記載の表示装置。

【請求項 4】

第 1 表示部と第 2 表示部とが一面に並んで配置されたアレイ基板を備え、

前記第 1 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 1 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 1 データラインと、前記第 1 ゲートラインと前記第 1 データラインとに接続された第 1 薄膜トランジスタと、前記第 1 薄膜トランジスタに直接または間接的に接続された第 1 画素電極と、を備え、

前記第 2 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 2 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 2 データラインと、前記第 2 ゲートラインと前記第 2 データラインとに接続された第 2 薄膜トランジスタと、前記第 2 薄膜トランジスタに直接または間接的に接続された第 2 画素電極と、を備え、

前記第 1 ゲートラインにゲート信号を供給する第 1 ゲートドライバおよび前記第 2 ゲートラインにゲート信号を供給する第 2 ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第 1 ゲートドライバの少なくとも一部および前記第 2 ゲートドライバの少なくとも一部が、前記第 1 表示部と前記第 2 表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第 1 ゲートドライバおよび前記第 2 ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第 1 表示部の外周を取り囲む第 1 シール材と、前記第 2 表示部の外周を取り囲む第 2 シール材と、を含み、

前記第 1 ゲートラインの本数が前記第 2 ゲートラインの本数よりも少なく、

前記第 1 データラインおよび前記第 2 データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する 2 辺のうち、前記第 1 表示部に近い側の 1 辺に配置され、

前記アレイ基板が、前記第 1 表示部に対応する前記対向基板上の第 1 対向電極に共通信号を供給する第 1 コモン引き出し線をさらに備え、前記第 1 コモン引き出し線の一部が、前記アレイ基板の一面における複数の第 1 データライン用端子と複数の第 2 データライン用端子とに挟まれた領域に配置される、表示装置。

【請求項 5】

第 1 表示部と第 2 表示部とが一面に並んで配置されたアレイ基板を備え、

前記第 1 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 1 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 1 データラインと、前記第 1 ゲートラインと前記第 1 データラインとに接続された第 1 薄膜トランジスタと、

前記第1薄膜トランジスタに直接または間接的に接続された第1画素電極と、を備え、

前記第2表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第2ゲートラインと、前記配列方向と交差する方向に延在する複数の第2データラインと、前記第2ゲートラインと前記第2データラインとに接続された第2薄膜トランジスタと、前記第2薄膜トランジスタに直接または間接的に接続された第2画素電極と、を備え、

前記第1ゲートラインにゲート信号を供給する第1ゲートドライバおよび前記第2ゲートラインにゲート信号を供給する第2ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第1ゲートドライバの少なくとも一部および前記第2ゲートドライバの少なくとも一部が、前記第1表示部と前記第2表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第1ゲートドライバおよび前記第2ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第1表示部および前記第2表示部の外周を一括して取り囲むシール材で構成され、

前記第1ゲートラインの本数が前記第2ゲートラインの本数よりも少なく、

前記第1データラインおよび前記第2データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する2辺のうち、前記第1表示部に近い側の1辺に配置され、

前記アレイ基板が、前記第1表示部に対応する前記対向基板上の第1対向電極に共通信号を供給する第1共通引き出し線をさらに備え、前記第1共通引き出し線の一部が、前記アレイ基板の一面における複数の第1データライン用端子と複数の第2データライン用端子とに挟まれた領域に配置される、表示装置。

【請求項6】

前記第1シール材のうちの前記第2表示部に面する部分と、前記第2シール材のうちの前記第1表示部に面する部分と、を一つのシール材で共用する請求項1から5のいずれか一項に記載の表示装置。

【請求項7】

前記対向基板の一面に遮光層が設けられ、

前記対向基板の法線方向から見て、前記遮光層と前記第1ゲートドライバ、および前記遮光層と前記第2ゲートドライバが、重なった位置に配置される請求項1から請求項6までのいずれか一項に記載の表示装置。

【請求項8】

前記アレイ基板が、前記第1ゲートドライバと外部接続端子とを接続する複数の第1ゲートドライバ用信号線と、前記第2ゲートドライバと外部接続端子とを接続する複数の第2ゲートドライバ用信号線と、をさらに備え、

前記複数の第1ゲートドライバ用信号線および前記複数の第2ゲートドライバ用信号線のうち、前記第1ゲートドライバと前記第2ゲートドライバとで同一の機能を有する信号線が共有される請求項1から請求項7までのいずれか一項に記載の表示装置。

【請求項9】

第1表示部と第2表示部とが一面に並んで配置されたアレイ基板を備え、

前記第1表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第1ゲートラインと、前記配列方向と交差する方向に延在する複数の第1データラインと、前記第1ゲートラインと前記第1データラインとに接続された第1薄膜トランジスタと、前記第1薄膜トランジスタに直接または間接的に接続された第1画素電極と、を備え、

前記第2表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第2ゲートラインと、前記配列方向と交差する方向に延在する複数の第2データラインと、前記第2ゲートラインと前記第2データラインとに接続された第2薄膜トランジスタと、

前記第2薄膜トランジスタに直接または間接的に接続された第2画素電極と、を備え、

前記第1ゲートラインおよび前記第2ゲートラインにゲート信号を供給するゲートドライバが、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、前記ゲートドライバの少なくとも一部が、前記第1表示部と前記第2表示部とに挟まれた領域に形成され、

前記第1ゲートラインの本数と前記第2ゲートラインの本数とが異なり、

前記ゲートドライバの複数の出力トランジスタのうち、一部の出力トランジスタに前記第1ゲートラインおよび前記第2ゲートラインの双方が接続され、残りの出力トランジスタに前記第1ゲートラインおよび前記第2ゲートラインのいずれか一方が接続され、

前記第1ゲートラインおよび前記第2ゲートラインのいずれか一方が接続された出力トランジスタに、負荷容量調整部が接続される表示装置。

【請求項10】

前記ゲートドライバが、前記配列方向と交差する方向において、前記第1ゲートラインに接続された出力トランジスタを含む第1ゲートライン出力部と、前記第2ゲートラインに接続された出力トランジスタを含む第2ゲートライン出力部と、に分割される請求項9に記載の表示装置。

【請求項11】

前記トランジスタの半導体層が、インジウム、ガリウム、および亜鉛を含む酸化物半導体で構成される請求項1から請求項10までのいずれか一項に記載の表示装置。

【手続補正書】

【提出日】平成28年8月25日(2016.8.25)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

第1表示部と第2表示部とが一面に並んで配置されたアレイ基板を備え、

前記第1表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第1ゲートラインと、前記配列方向と交差する方向に延在する複数の第1データラインと、前記第1ゲートラインと前記第1データラインとに接続された第1薄膜トランジスタと、前記第1薄膜トランジスタに直接または間接的に接続された第1画素電極と、を備え、

前記第2表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第2ゲートラインと、前記配列方向と交差する方向に延在する複数の第2データラインと、前記第2ゲートラインと前記第2データラインとに接続された第2薄膜トランジスタと、前記第2薄膜トランジスタに直接または間接的に接続された第2画素電極と、を備え、

前記第1ゲートラインにゲート信号を供給する第1ゲートドライバおよび前記第2ゲートラインにゲート信号を供給する第2ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第1ゲートドライバの少なくとも一部および前記第2ゲートドライバの少なくとも一部が、前記第1表示部と前記第2表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔において貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第1ゲートドライバおよび前記第2ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第1表示部の外周を取り囲む第1シール材と、前記第2表示部の外周を取り囲む第2シール材と、を含み、

前記第1ゲートラインの本数が前記第2ゲートラインの本数よりも少なく、

前記第 1 データラインおよび前記第 2 データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する 2 辺のうち、前記第 1 表示部に近い側の 1 辺に配置され、

前記アレイ基板が、前記第 1 データラインと第 1 データライン用端子とを接続する第 1 データ引き出し線と、前記第 2 データラインと第 2 データライン用端子とを接続する第 2 データ引き出し線と、前記第 1 ゲートドライバと外部接続端子とを接続する第 1 ゲートドライバ用信号線と、前記第 2 ゲートドライバと外部接続端子とを接続する第 2 ゲートドライバ用信号線と、をさらに備え、

前記第 2 データ引き出し線が、前記アレイ基板の前記配列方向と直交する方向に対向する 2 辺のうちの第 1 辺に配置され、前記第 1 データ引き出し線、前記第 1 ゲートドライバ用信号線、および前記第 2 ゲートドライバ用信号線が、前記 2 辺のうちの第 2 辺に配置される、表示装置。

【請求項 2】

第 1 表示部と第 2 表示部とが一面に並んで配置されたアレイ基板を備え、

前記第 1 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 1 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 1 データラインと、前記第 1 ゲートラインと前記第 1 データラインとに接続された第 1 薄膜トランジスタと、前記第 1 薄膜トランジスタに直接または間接的に接続された第 1 画素電極と、を備え、

前記第 2 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 2 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 2 データラインと、前記第 2 ゲートラインと前記第 2 データラインとに接続された第 2 薄膜トランジスタと、前記第 2 薄膜トランジスタに直接または間接的に接続された第 2 画素電極と、を備え、

前記第 1 ゲートラインにゲート信号を供給する第 1 ゲートドライバおよび前記第 2 ゲートラインにゲート信号を供給する第 2 ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第 1 ゲートドライバの少なくとも一部および前記第 2 ゲートドライバの少なくとも一部が、前記第 1 表示部と前記第 2 表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第 1 ゲートドライバおよび前記第 2 ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第 1 表示部および前記第 2 表示部の外周を一括して取り囲むシール材で構成され、

前記第 1 ゲートラインの本数が前記第 2 ゲートラインの本数よりも少なく、

前記第 1 データラインおよび前記第 2 データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する 2 辺のうち、前記第 1 表示部に近い側の 1 辺に配置され、

前記アレイ基板が、前記第 1 データラインと第 1 データライン用端子とを接続する第 1 データ引き出し線と、前記第 2 データラインと第 2 データライン用端子とを接続する第 2 データ引き出し線と、前記第 1 ゲートドライバと外部接続端子とを接続する第 1 ゲートドライバ用信号線と、前記第 2 ゲートドライバと外部接続端子とを接続する第 2 ゲートドライバ用信号線と、をさらに備え、

前記第 2 データ引き出し線が、前記アレイ基板の前記配列方向と直交する方向に対向する 2 辺のうちの第 1 辺に配置され、前記第 1 データ引き出し線、前記第 1 ゲートドライバ用信号線、および前記第 2 ゲートドライバ用信号線が、前記 2 辺のうちの第 2 辺に配置される、表示装置。

【請求項 3】

前記アレイ基板が、前記第 1 表示部に対応する前記対向基板上の第 1 対向電極に共通信号を供給する第 1 コモン引き出し線をさらに備え、

前記第 1 コモン引き出し線の一部が、前記アレイ基板の一面における複数の第 1 データライン用端子と複数の第 2 データライン用端子とに挟まれた領域に配置される、請求項 1 または請求項 2 に記載の表示装置。

【請求項 4】

第 1 表示部と第 2 表示部とが一面に並んで配置されたアレイ基板を備え、

前記第 1 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 1 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 1 データラインと、前記第 1 ゲートラインと前記第 1 データラインとに接続された第 1 薄膜トランジスタと、前記第 1 薄膜トランジスタに直接または間接的に接続された第 1 画素電極と、を備え、

前記第 2 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 2 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 2 データラインと、前記第 2 ゲートラインと前記第 2 データラインとに接続された第 2 薄膜トランジスタと、前記第 2 薄膜トランジスタに直接または間接的に接続された第 2 画素電極と、を備え、

前記第 1 ゲートラインにゲート信号を供給する第 1 ゲートドライバおよび前記第 2 ゲートラインにゲート信号を供給する第 2 ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第 1 ゲートドライバの少なくとも一部および前記第 2 ゲートドライバの少なくとも一部が、前記第 1 表示部と前記第 2 表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入された表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第 1 ゲートドライバおよび前記第 2 ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第 1 表示部の外周を取り囲む第 1 シール材と、前記第 2 表示部の外周を取り囲む第 2 シール材と、を含み、

前記第 1 ゲートラインの本数が前記第 2 ゲートラインの本数よりも少なく、

前記第 1 データラインおよび前記第 2 データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する 2 辺のうち、前記第 1 表示部に近い側の 1 辺に配置され、

前記アレイ基板が、前記第 1 表示部に対応する前記対向基板上の第 1 対向電極にコモン信号を供給する第 1 コモン引き出し線をさらに備え、前記第 1 コモン引き出し線の一部が、前記アレイ基板の一面における複数の第 1 データライン用端子と複数の第 2 データライン用端子とに挟まれた領域に配置される、表示装置。

【請求項 5】

第 1 表示部と第 2 表示部とが一面に並んで配置されたアレイ基板を備え、

前記第 1 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 1 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 1 データラインと、前記第 1 ゲートラインと前記第 1 データラインとに接続された第 1 薄膜トランジスタと、前記第 1 薄膜トランジスタに直接または間接的に接続された第 1 画素電極と、を備え、

前記第 2 表示部が、前記第 1 表示部と前記第 2 表示部との配列方向に延在する複数の第 2 ゲートラインと、前記配列方向と交差する方向に延在する複数の第 2 データラインと、前記第 2 ゲートラインと前記第 2 データラインとに接続された第 2 薄膜トランジスタと、前記第 2 薄膜トランジスタに直接または間接的に接続された第 2 画素電極と、を備え、

前記第 1 ゲートラインにゲート信号を供給する第 1 ゲートドライバおよび前記第 2 ゲートラインにゲート信号を供給する第 2 ゲートドライバの各々が、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、

前記第 1 ゲートドライバの少なくとも一部および前記第 2 ゲートドライバの少なくとも一部が、前記第 1 表示部と前記第 2 表示部とに挟まれた領域に形成され、

対向基板と、前記アレイ基板と前記対向基板とを所定の間隔をおいて貼り合わせるシール材と、前記アレイ基板と前記対向基板と前記シール材とにより囲まれた空間内に封入さ

れた表示媒体と、をさらに備え、

前記対向基板の法線方向から見て、前記シール材と前記第1ゲートドライバおよび前記第2ゲートドライバとが重ならない位置に配置され、

前記シール材が、前記第1表示部および前記第2表示部の外周を一括して取り囲むシール材で構成され、

前記第1ゲートラインの本数が前記第2ゲートラインの本数よりも少なく、

前記第1データラインおよび前記第2データラインにデータ信号を供給するデータドライバが、矩形状の前記アレイ基板の前記配列方向に対向する2辺のうち、前記第1表示部に近い側の1辺に配置され、

前記アレイ基板が、前記第1表示部に対応する前記対向基板上の第1対向電極に共通信号を供給する第1共通引き出し線をさらに備え、前記第1共通引き出し線の一部が、前記アレイ基板の一面における複数の第1データライン用端子と複数の第2データライン用端子とに挟まれた領域に配置される、表示装置。

【請求項6】

前記第1シール材のうちの前記第2表示部に面する部分と、前記第2シール材のうちの前記第1表示部に面する部分と、を一つのシール材で共用する請求項1または4に記載の表示装置。

【請求項7】

前記対向基板の一面に遮光層が設けられ、

前記対向基板の法線方向から見て、前記遮光層と前記第1ゲートドライバ、および前記遮光層と前記第2ゲートドライバが、重なった位置に配置される請求項1から請求項6までのいずれか一項に記載の表示装置。

【請求項8】

前記アレイ基板が、前記第1ゲートドライバと外部接続端子とを接続する複数の第1ゲートドライバ用信号線と、前記第2ゲートドライバと外部接続端子とを接続する複数の第2ゲートドライバ用信号線と、をさらに備え、

前記複数の第1ゲートドライバ用信号線および前記複数の第2ゲートドライバ用信号線のうち、前記第1ゲートドライバと前記第2ゲートドライバとで同一の機能を有する信号線が共有される請求項1から請求項7までのいずれか一項に記載の表示装置。

【請求項9】

第1表示部と第2表示部とが一面に並んで配置されたアレイ基板を備え、

前記第1表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第1ゲートラインと、前記配列方向と交差する方向に延在する複数の第1データラインと、前記第1ゲートラインと前記第1データラインとに接続された第1薄膜トランジスタと、前記第1薄膜トランジスタに直接または間接的に接続された第1画素電極と、を備え、

前記第2表示部が、前記第1表示部と前記第2表示部との配列方向に延在する複数の第2ゲートラインと、前記配列方向と交差する方向に延在する複数の第2データラインと、前記第2ゲートラインと前記第2データラインとに接続された第2薄膜トランジスタと、前記第2薄膜トランジスタに直接または間接的に接続された第2画素電極と、を備え、

前記第1ゲートラインおよび前記第2ゲートラインにゲート信号を供給するゲートドライバが、前記アレイ基板の一面に形成されたトランジスタを含んで構成され、前記ゲートドライバの少なくとも一部が、前記第1表示部と前記第2表示部とに挟まれた領域に形成され、

前記第1ゲートラインの本数と前記第2ゲートラインの本数とが異なり、

前記ゲートドライバの複数の出力トランジスタのうち、一部の出力トランジスタに前記第1ゲートラインおよび前記第2ゲートラインの双方が接続され、残りの出力トランジスタに前記第1ゲートラインおよび前記第2ゲートラインのいずれか一方が接続され、

前記第1ゲートラインおよび前記第2ゲートラインのいずれか一方が接続された出力トランジスタに、負荷容量調整部が接続される表示装置。

【請求項10】

前記ゲートドライバが、前記配列方向と交差する方向において、前記第 1 ゲートラインに接続された出力トランジスタを含む第 1 ゲートライン出力部と、前記第 2 ゲートラインに接続された出力トランジスタを含む第 2 ゲートライン出力部と、に分割される請求項 9 に記載の表示装置。

【請求項 11】

前記トランジスタの半導体層が、インジウム、ガリウム、および亜鉛を含む酸化物半導体で構成される請求項 1 から請求項 10 までのいずれか一項に記載の表示装置。

【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2014/051467

A. CLASSIFICATION OF SUBJECT MATTER

G09F9/00(2006.01)i, G02F1/1333(2006.01)i, G02F1/1339(2006.01)i,
G02F1/1345(2006.01)i, G02F1/1368(2006.01)i, G09F9/30(2006.01)i, G09F9/40
(2006.01)i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G09F9/00, G02F1/1333, G02F1/1339, G02F1/1345, G02F1/1368, G09F9/30,
G09F9/40

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2014
Kokai Jitsuyo Shinan Koho 1971-2014 Toroku Jitsuyo Shinan Koho 1994-2014

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X Y A	US 2012/0194773 A1 (SAMSUNG ELECTRONICS CO., LTD.), 02 August 2012 (02.08.2012), paragraphs [0032] to [0047], [0065] to [0066], [0099] to [0103]; fig. 1, 4, 6, 9 & KR 10-2012-0088971 A	1-6, 12, 14, 15 7-9, 13, 18 10, 11, 16, 17
Y	WO 2011/043440 A1 (Sharp Corp.), 14 April 2011 (14.04.2011), paragraph [0038] & JP 5091355 B & US 2012/0194772 A1 & EP 2487539 A1 & CN 102576173 A & KR 10-2012-0064722 A	7

☒ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
04 March, 2014 (04.03.14)Date of mailing of the international search report
11 March, 2014 (11.03.14)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2014/051467

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 2005-196212 A (Samsung Electronics Co., Ltd.), 21 July 2005 (21.07.2005), paragraph [0016]; fig. 2 & US 2005/0219150 A1 & KR 10-2005-0073262 A & CN 1658279 A	8, 9
Y	JP 2010-79314 A (Mitsubishi Electric Corp.), 08 April 2010 (08.04.2010), paragraphs [0016] to [0038]; fig. 1 (Family: none)	9
Y	WO 2012/002042 A1 (Sharp Corp.), 05 January 2012 (05.01.2012), paragraph [0100]; fig. 15 & US 2013/0094166 A1 & CN 102934152 A	13
Y	JP 2011-215380 A (Toppan Printing Co., Ltd.), 27 October 2011 (27.10.2011), paragraph [0052] (Family: none)	18
A	WO 2012/002043 A1 (Sharp Corp.), 05 January 2012 (05.01.2012), paragraphs [0015] to [0024]; fig. 1 & US 2013/0076607 A1	1-18

国際調査報告		国際出願番号 PCT/J P 2 0 1 4 / 0 5 1 4 6 7									
A. 発明の属する分野の分類 (国際特許分類 (IPC)) Int.Cl. G09F9/00(2006.01)i, G02F1/1333(2006.01)i, G02F1/1339(2006.01)i, G02F1/1345(2006.01)i, G02F1/1368(2006.01)i, G09F9/30(2006.01)i, G09F9/40(2006.01)i											
B. 調査を行った分野 調査を行った最小限資料 (国際特許分類 (IPC)) Int.Cl. G09F9/00, G02F1/1333, G02F1/1339, G02F1/1345, G02F1/1368, G09F9/30, G09F9/40											
最小限資料以外の資料で調査を行った分野に含まれるもの <table border="0"> <tr> <td>日本国実用新案公報</td> <td>1922-1996年</td> </tr> <tr> <td>日本国公開実用新案公報</td> <td>1971-2014年</td> </tr> <tr> <td>日本国実用新案登録公報</td> <td>1996-2014年</td> </tr> <tr> <td>日本国登録実用新案公報</td> <td>1994-2014年</td> </tr> </table>				日本国実用新案公報	1922-1996年	日本国公開実用新案公報	1971-2014年	日本国実用新案登録公報	1996-2014年	日本国登録実用新案公報	1994-2014年
日本国実用新案公報	1922-1996年										
日本国公開実用新案公報	1971-2014年										
日本国実用新案登録公報	1996-2014年										
日本国登録実用新案公報	1994-2014年										
国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)											
C. 関連すると認められる文献											
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号									
X Y A	US 2012/0194773 A1 (SAMSUNG ELECTRONICS CO., LTD.) 2012.08.02, [0032]-[0047], [0065]-[0066], [0099]-[0103], Fig. 1, 4, 6, 9 & KR 10-2012-0088971 A	1-6, 12, 14, 15 7-9, 13, 18 10, 11, 16, 17									
Y	WO 2011/043440 A1 (シャープ株式会社) 2011.04.14, 段落0038 & JP 5091355 B & US 2012/0194772 A1 & EP 2487539 A1 & CN 102576173 A & KR 10-2012-0064722 A	7									
☒ C欄の続きにも文献が列挙されている。 ☐ パテントファミリーに関する別紙を参照。											
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す) 「O」口頭による開示、使用、展示等に言及する文献 「P」国際出願日前で、かつ優先権の主張の基礎となる出願日の後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」同一パテントファミリー文献											
国際調査を完了した日 04.03.2014		国際調査報告の発送日 11.03.2014									
国際調査機関の名称及びあて先 日本国特許庁 (ISA/J P) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官 (権限のある職員) 小野 博之 電話番号 03-3581-1101 内線 3273									

国際調査報告		国際出願番号 PCT/J P 2 0 1 4 / 0 5 1 4 6 7
C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
Y	JP 2005-196212 A (サムスン エレクトロニクス カンパニー リミテッド) 2005.07.21, 段落0016、図2 & US 2005/0219150 A1 & KR 10-2005-0073262 A & CN 1658279 A	8,9
Y	JP 2010-79314 A (三菱電機株式会社) 2010.04.08, 段落0016-0038、図1 (ファミリーなし)	9
Y	WO 2012/002042 A1 (シャープ株式会社) 2012.01.05, 段落0100、図15 & US 2013/0094166 A1 & CN 102934152 A	13
Y	JP 2011-215380 A (凸版印刷株式会社) 2011.10.27, 段落0052 (ファミリーなし)	18
A	WO 2012/002043 A1 (シャープ株式会社) 2012.01.05, 段落0015-0024、図1 & US 2013/0076607 A1	1-18

フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US

(72)発明者 岡田 勝博

大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

(72)発明者 小笠原 功

大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

(72)発明者 吉田 昌弘

大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

Fターム(参考) 2H189 AA37 DA72 FA52 HA11 JA10 LA04 LA08 LA10 LA15

2H192 AA24 AA63 DA12 EA22 EA32 FA26 FA32 FA37 FA39 FA46

FA73 FA81 FB03 FB27 FB33 GD25 JA13

5C094 AA31 BA03 BA27 BA43 DA01 DA09 DB01 EA10 FB12

5G435 AA14 BB05 BB12 EE32 EE37 HH12

(注) この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	表示装置		
公开(公告)号	JPWO2014119478A1	公开(公告)日	2017-01-26
申请号	JP2014559651	申请日	2014-01-24
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
[标]发明人	浅井芳啓 岡田勝博 小笠原功 吉田昌弘		
发明人	浅井 芳啓 岡田 勝博 小笠原 功 吉田 昌弘		
IPC分类号	G09F9/00 G09F9/30 G09F9/40 G02F1/1333 G02F1/1368		
CPC分类号	H01L23/3142 G02F1/13336 G02F1/13454 G09G3/36 G09G3/3666 G09G3/3677 G09G2300/0426 H01L27/1225 H01L27/124 H01L27/1255 H01L29/78633 H01L2924/0002 H01L2924/00		
FI分类号	G09F9/00.346.D G09F9/30.330 G09F9/40.301 G02F1/1333 G02F1/1368		
F-TERM分类号	2H189/AA37 2H189/DA72 2H189/FA52 2H189/HA11 2H189/JA10 2H189/LA04 2H189/LA08 2H189/LA10 2H189/LA15 2H192/AA24 2H192/AA63 2H192/DA12 2H192/EA22 2H192/EA32 2H192/FA26 2H192/FA32 2H192/FA37 2H192/FA39 2H192/FA46 2H192/FA73 2H192/FA81 2H192/FB03 2H192/FB27 2H192/FB33 2H192/GD25 2H192/JA13 5C094/AA31 5C094/BA03 5C094/BA27 5C094/BA43 5C094/DA01 5C094/DA09 5C094/DB01 5C094/EA10 5C094/FB12 5G435/AA14 5G435/BB05 5G435/BB12 5G435/EE32 5G435/EE37 5G435/HH12		
代理人(译)	西泽 和纯 三木雅夫 野村 进		
优先权	2013015727 2013-01-30 JP		
其他公开文献	JP6080316B2		
外部链接	Espacenet		

摘要(译)

根据本发明的一个方面的液晶显示装置 (1) 包括用于向第一显示单元 (8) 的第一栅极线 (10) 提供栅极信号的第一栅极驱动器 (17) 和第二显示单元 (用于向9) 的第二栅极线 (13) 提供栅极信号的每个第二栅极驱动器 (18) 被配置为包括形成在阵列基板 (2) 的一个表面上的晶体管。第一栅极驱动器 (17) 的至少一部分和第二栅极驱动器 (18) 的至少一部分形成在夹在第一显示部分 (8) 和第二显示部分 (9) 之间的区域中。 有。

