

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2016-126334

(P2016-126334A)

(43) 公開日 平成28年7月11日(2016.7.11)

(51) Int.Cl.	F I	テーマコード (参考)
G02F 1/1368 (2006.01)	G02F 1/1368	2H092
G02F 1/1343 (2006.01)	G02F 1/1343	2H192
G06F 3/041 (2006.01)	G06F 3/041 412	5C094
G06F 3/044 (2006.01)	G06F 3/044 124	5G435
G09F 9/30 (2006.01)	G09F 9/30 336	
審査請求 有 請求項の数 6 O L (全 15 頁) 最終頁に続く		

(21) 出願番号 特願2015-245948 (P2015-245948)
(22) 出願日 平成27年12月17日 (2015.12.17)
(31) 優先権主張番号 10-2014-0191045
(32) 優先日 平成26年12月26日 (2014.12.26)
(33) 優先権主張国 韓国 (KR)

(71) 出願人 501426046
エルジー ディスプレイ カンパニー リ
ミテッド
大韓民国 ソウル、ヨンドゥンボグ、ヨ
ウィーテロ 128
(74) 代理人 110002077
園田・小林特許業務法人
(72) 発明者 キム, ジンソン
大韓民国 411-763, キョンギド
, コヤンシ, イルサンソグ, ガジャ
ドン, ガジャ マウル 7 ダンジ ア
パートメント 708-201

最終頁に続く

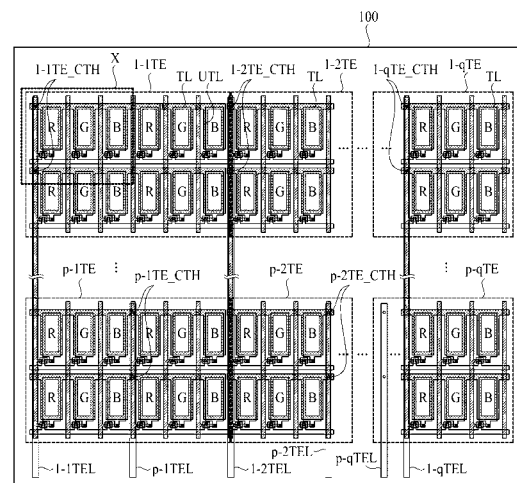
(54) 【発明の名称】 液晶表示パネル及びこれを用いた液晶表示装置

(57) 【要約】 (修正有)

【課題】タッチ電極及びスイッチングトランジスタが具備されたTFT基板が外部と接するように、前記TFT基板が、カラーフィルタが具備されたCF基板の上段に配置されている、液晶表示パネル及び、これを用いた液晶表示装置を提供する。

【解決手段】タッチ電極各々は、一つの水平ラインに具備されて互いに隣接されている、少なくとも二つ以上のサブ画素に共通的に連結されているタッチラインと、及び前記TFT基板に具備されたデータラインと重畳するように配置されており、前記データラインに沿って隣接されている、少なくとも二つ以上の前記タッチラインと電気的に連結されているタッチ電極ラインと、を含む。

【選択図】図4



【特許請求の範囲】

【請求項 1】

タッチ電極、画素電極が具備されたサブ画素及び、複数のスイッチングトランジスタが具備された T F T 基板と、

前記サブ画素に対応されるカラーフィルタ及び、共通電極が具備された C F 基板と、及び

前記 T F T 基板と前記 C F 基板の間に具備されて、液晶が注入される液晶層を含み、

前記タッチ電極各々は、

一つの水平ラインに具備されて互いに隣接されている、少なくとも二つ以上のサブ画素に共通的に連結されているタッチラインと、及び

前記 T F T 基板に具備されたデータラインと重畳するように配置されており、前記データラインに沿って隣接されている、少なくとも二つ以上の前記タッチラインと電氣的に連結されているタッチ電極ラインと、を含む液晶表示パネル。

【請求項 2】

互いに隣接されている、少なくとも二つ以上の前記サブ画素各々に具備された前記タッチラインは、隣接されているサブ画素に延長されているメインタッチライン及び、前記メインタッチラインから分岐された単位タッチラインを含み、前記単位タッチラインは、前記サブ画素各々に具備された前記画素電極の外郭に沿って具備される、請求項 1 に記載の液晶表示パネル。

【請求項 3】

互いに隣接されている、少なくとも二つ以上の前記サブ画素各々に具備された前記タッチラインは、前記タッチラインが具備されたサブ画素に配置されている画素電極の外郭に沿って、四角形状で配置された単位タッチラインを含む、請求項 1 に記載の液晶表示パネル。

【請求項 4】

前記 T F T 基板は、

ベース基板と、

前記ベース基板に具備された前記タッチ電極ラインと、

前記タッチ電極ライン上段に具備される第 1 保護膜と、

前記第 1 保護膜上段に具備される前記タッチラインと、

前記タッチライン上段に具備されるゲート絶縁膜と、

前記ゲート絶縁膜上段に具備されて、前記タッチ電極ラインと重畳するように具備されるデータラインと、

前記データライン上段に具備される第 2 保護膜と、及び

前記第 2 保護膜上段に具備される前記画素電極と、を含む請求項 1 に記載の液晶表示パネル。

【請求項 5】

前記タッチラインは、前記第 1 保護膜に形成されたタッチ電極コンタクトホールを通じて、前記タッチ電極ラインと電氣的に連結される、請求項 4 に記載の液晶表示パネル。

【請求項 6】

タッチ電極が具備された液晶表示パネルと、

前記液晶表示パネルを駆動するパネル駆動部と、及び

前記タッチ電極から受信された感知信号を利用して、前記液晶表示パネルでのタッチの有無を判断するタッチ感知部を含み、

前記液晶表示パネルは、

前記タッチ電極、画素電極が具備されたサブ画素及び、複数のスイッチングトランジスタが具備された T F T 基板と、

前記サブ画素に対応されるカラーフィルタ及び、共通電極が具備された C F 基板と、及び

前記 T F T 基板と前記 C F 基板の間に具備されて、液晶が注入される液晶層を含み、

前記 T F T 基板が外部と接するように、前記 T F T 基板が前記 C F 基板の上段に配置される液晶表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、液晶表示パネルに関するものであって、特に、T N (T w i s t e d N e m a t i c) モードの液晶表示パネル及びこれを用いた液晶表示装置に関するものである。

【背景技術】

【0002】

10

タッチパネルは、液晶表示装置 (L i q u i d C r y s t a l D i s p l a y 、 L C D) 、電界放出表示装置 (F i e l d E m i s s i o n D i s p l a y 、 F E D) 、プラズマディスプレイパネル (P l a s m a D i s p l a y P a n e l 、 P D P) 、電界発光表示装置 (E l e c t r o l u m i n e s c e n t D i s p l a y 、 E L D) 、電気泳動表示装置 (E l e c t r o p h o r e t i c D i s p l a y 、 E P D) などのような表示装置に設けられ、ユーザーが表示装置を見ながら指やペンなどで画面を直接に接触して情報を入力できるようにする、入力装置の一種である。

【0003】

タッチパネルを有する表示装置を製造する方法には、映像を出力するパネルとタッチの有無を感知するタッチパネルが別途に製造された後に合着されるアドオン (A d d - O n) 方式、及びタッチパネルが映像を出力するパネルに内蔵されるインセル (i n - c e l l) 方式などが含まれる。

20

【0004】

前記表示装置のうち、特に、液晶表示装置を構成する液晶表示パネルは、T N (T w i s t e d N e m a t i c) モード又は I P S (I n P l a n e S w i t c h i n g) モードを利用して形成されることができる。

【0005】

特に、T N モードを利用した液晶表示パネルでは、上部基板と下部基板の間に、ツイスト (T w i s t) できるように配列された液晶が、上部基板と下部基板に印加される垂直電界により制御されることによって、前記液晶を透過する光の量が制御される。この場合、前記液晶表示パネルの下部基板には、スイッチングトランジスタ及び画素電極が形成され、前記液晶表示パネルの上部基板には、ブラックマトリックス、カラーフィルター、オーバーコーティング層、共通電極及びカラムスペーサーが形成される。

30

【0006】

前記インセル方式が適用され、前記 I P S モードを利用する液晶表示パネルでは、前記下部基板にタッチ電極が形成される。

【0007】

しかし、前記 T N モードを利用する液晶表示パネルでは、前記スイッチングトランジスタ及び前記画素電極が形成されている前記下部基板に、タッチ電極が形成されることが難しい。

40

【0008】

例えば、前記下部基板にタッチ電極が形成され、前記 T N モードを利用した液晶表示パネルの上部基板をユーザーがタッチすると、前記下部基板に配置された前記タッチ電極に印加されたタッチ駆動信号による電界が、前記上部基板に形成された前記共通電極によって遮断される。

【0009】

したがって、前記下部基板に前記タッチパネルが具備されたインセル方式を利用して、前記 T N モードを利用する液晶表示パネルは、具現されることが難しい。

【発明の概要】

【発明が解決しようとする課題】

50

【 0 0 1 0 】

本発明は、上述した問題点を解決するためのものであって、タッチ電極及びスイッチングトランジスタが具備されたＴＦＴ基板が外部と接するように、前記ＴＦＴ基板が、カラーフィルタが具備されたＣＦ基板の上段に配置されている、液晶表示パネル及びこれを用いた液晶表示装置を提供することを技術的課題としている。

【課題を解決するための手段】

【 0 0 1 1 】

上述した目的を達成するための本発明に係る液晶表示パネルは、タッチ電極、画素電極が具備されたサブ画素及び複数のスイッチングトランジスタが具備されたＴＦＴ基板と、前記サブ画素に対応されるカラーフィルタ及び共通電極が具備されたＣＦ基板と、及び前記ＴＦＴ基板と前記ＣＦ基板の間に具備されて、液晶が注入される液晶層を含み、前記タッチ電極各々は、一つの水平ラインに具備されて互いに隣接されている、少なくとも二つ以上のサブ画素に共通的に連結されているタッチラインと、及び前記ＴＦＴ基板に具備されたデータラインと重畳するように配置されており、前記データラインに沿って隣接されている少なくとも二つ以上の前記タッチラインと電氣的に連結されているタッチ電極ラインを含む。

【 0 0 1 2 】

上述した目的を達成するための本発明に係る液晶表示装置は、タッチ電極が具備された液晶表示パネルと、前記液晶表示パネルを駆動するパネル駆動部と、及び前記タッチ電極から受信された感知信号を利用して前記液晶表示パネルでのタッチの有無を判断するタッチ感知部を含み、前記液晶表示パネルは、前記タッチ電極、画素電極が具備されたサブ画素及び複数のスイッチングトランジスタが具備されたＴＦＴ基板と、前記サブ画素に対応されるカラーフィルタ及び共通電極が具備されたＣＦ基板と、及び前記ＴＦＴ基板と前記ＣＦ基板の間に具備されて、液晶が注入される液晶層を含み、前記ＴＦＴ基板が外部と接するように、前記ＴＦＴ基板が前記ＣＦ基板の上段に配置される。

【発明の効果】

【 0 0 1 3 】

本発明によると、ＴＮ構造を有する液晶表示パネルに、タッチパネルが内蔵されることができる。

【 0 0 1 4 】

したがって、ＴＮ構造を有する液晶表示パネルの付加価値が増加されることができる。

【図面の簡単な説明】

【 0 0 1 5 】

【図 1】本発明に係る液晶表示装置の構成を示す例示図である。

【図 2】本発明に係る液晶表示パネルの断面を示す例示図である。

【図 3】本発明に係る液晶表示装置に適用される液晶表示パネル及びタッチ感知部の構成を示す例示図である。

【図 4】本発明に係る液晶表示パネルの平面を示す例示図である。

【図 5】図 4 に示された液晶表示パネルのうち、X 領域を拡大した例示図である。

【図 6】図 5 に示された M - M' ラインに沿って切断された断面を示す例示図である。

【図 7】本発明に係る液晶表示装置において、タッチ駆動信号がタッチ電極に印加されるタイミングを示す例示図である。

【発明を実施するための形態】

【 0 0 1 6 】

以下、添付の図面を参照して、本発明の実施例について詳細に説明する。

【 0 0 1 7 】

図 1 は、本発明に係る液晶表示装置の構成を示す例示図であり、図 2 は、本発明に係る液晶表示パネルの断面を示す例示図である。

【 0 0 1 8 】

本発明に係る液晶表示装置は、図 1 及び図 2 に示すように、タッチ電極 T E が具備され

た液晶表示パネル１００、前記液晶表示パネル１００を駆動するパネル駆動部２００、３００、４００及び前記タッチ電極ＴＥから受信された感知信号を利用して、前記液晶表示パネル１００のタッチの有無を判断するタッチ感知部６００を含む。

【００１９】

前記液晶表示パネル１００は、前記タッチ電極ＴＥ、画素電極が具備されたサブ画素及び複数のスイッチングトランジスタが具備されたＴＦＴ基板１２０、前記サブ画素に対応されるカラーフィルター１１２及び共通電極１１３が具備されたＣＦ基板１１０、及び前記ＴＦＴ基板１２０と前記ＣＦ基板１１０の間に具備されて、液晶が注入される液晶層１３０を含む。

【００２０】

前記タッチ電極ＴＥ各々は、一つの水平ラインに具備されて互いに隣接されている、少なくとも二つ以上のサブ画素に共通的に連結されているタッチライン（図示せず）及び、前記ＴＦＴ基板１２０に具備されたデータラインＤＬと重畳するように配置され、前記データラインＤＬに沿って隣接されている少なくとも二つ以上の前記タッチラインと電氣的に連結されて、前記タッチ感知部６００と連結されているタッチ電極ラインＴＥＬを含む。

【００２１】

特に、本発明に係る液晶表示装置においては、前記ＴＦＴ基板１２０が外部と接するように、図２に示すように、前記ＴＦＴ基板１２０が前記ＣＦ基板１１０の上段に配置される。この場合、前記ＣＦ基板１１０の下段には、前記液晶表示パネル１００に光を照射するバックライトユニットが配置される。

【００２２】

第１に、前記タッチ電極ＴＥは、タッチパネル５００を構成する。本発明に適用される前記タッチパネル５００は、静電容量方式を利用して、前記液晶表示パネル１００を構成する前記ＴＦＴ基板１２０と一体で具備される。

【００２３】

前記タッチパネル５００は、ミューチュアル方式又はセルフキャップ方式から構成されることができる。

【００２４】

前記ミューチュアル方式を利用する前記タッチパネル５００は、タッチ駆動信号が順次供給される駆動電極及び、前記タッチ駆動信号によって生成された感知信号を前記タッチ感知部６００に転送する受信電極を含む。前記タッチ電極ＴＥは、前記駆動電極及び前記受信電極を含む。

【００２５】

前記セルフキャップ方式を利用する前記タッチパネル５００は、前記タッチ駆動信号を受信し、前記感知信号を前記タッチ感知部６００に転送する、前記タッチ電極ＴＥを含む。

【００２６】

以下では、説明の便宜上、前記セルフキャップ方式を利用するタッチパネルが、本発明の一例として説明される。前記セルフキャップ方式を利用する前記タッチ液晶表示パネル５００を構成する前記タッチ電極ＴＥの具体的な構成及び機能は、以下、図３～図７を参照して詳細に説明する。

【００２７】

第２に、前記液晶表示パネル１００は映像を出力する。前記液晶表示パネル１００には、複数のサブ画素と、前記タッチパネル５００が配置される。

【００２８】

前記液晶表示パネル１００は、前記ＴＦＴ基板１２０と前記ＣＦ基板１１０が、液晶層１３０を介在して接合されて製造される。

【００２９】

前記ＴＦＴ基板１２０と前記ＣＦ基板１１０は、プラスチック（Ｐｌａｓｔｉｃ）、メ

10

20

30

40

50

タル (Metal)、そして / 又は、同類のもので構成されたベース基板 121、111を含む。

【0030】

特に、本発明に係る液晶表示パネルは、TN (Twisted Nematic) モードを利用している。したがって、前記 TFT 基板 120 に具備されている画素電極と、前記 CF 基板 110 に具備されている共通電極によって、前記液晶層 130 に注入された液晶が駆動されて、前記液晶での透過率の変化によって映像が出力されることができる。

【0031】

まず、前記 TFT 基板 120 を構成するベース基板 121 には、データライン (DL1 to DLd)、前記データライン (DL1 to DLd) と交差されるゲートライン (GL1 to GLg) 及び前記サブ画素が具備される。

10

【0032】

前記サブ画素各々には、前記ゲートラインと前記データラインに連結されているスイッチングトランジスタ及び前記スイッチングトランジスタと連結されて、前記データラインから前記スイッチングトランジスタを通じてデータ電圧の供給を受ける画素電極が具備される。

【0033】

特に、前記 TFT 基板 120 には、前記タッチパネル 500 を構成する前記タッチ電極 TE が具備される。

【0034】

20

また、本発明に係る液晶表示装置においては、前記 TFT 基板 120 が外部と接するように、図 2 に示すように、前記 TFT 基板 120 が前記 CF 基板 110 の上段に配置される。

【0035】

この場合、前記タッチ電極 TE が、前記共通電極 113 の上段に配置されるため、前記タッチ電極 TE で印加されたタッチ駆動信号による電界が、前記共通電極 113 によって遮断されない。したがって、前記タッチ電極 TE を利用して、タッチが感知されることができる。

【0036】

30

前記サブ画素の大きさは、一つの前記タッチ電極 TE の大きさより小さい。一般的に、タッチ感知に利用される指またはペンなどの面積が、前記サブ画素の大きさより非常に大きいため、一つの前記タッチ電極 TE は、少なくとも二つ以上の前記サブ画素にわたって形成される。前記タッチ電極 TE が形成される前記サブ画素の数は、多様に変更されることができる。

【0037】

前記 TFT 基板 120 の上段面には、上部偏光フィルム (2P) が付着されることができる。

【0038】

次に、前記 CF 基板 110 を構成するベース基板 111 にはレッドカラーフィルター、グリーンカラーフィルター、ブルーカラーフィルターのような多様な色のカラーフィルター 112 が具備される。

40

【0039】

前記カラーフィルター 112 上段には、前記共通電極 113 が具備される。

【0040】

前記 CF 基板 110 の下段面には、下部偏光フィルム (1P) が付着されることができる。

【0041】

第 3、前記パネル駆動部は、制御部 400、ゲートドライバー 200 及びデータドライバー 300 を含む。

【0042】

50

先ず、前記制御部 400 は、外部システム（図示せず）から供給される垂直同期信号、水平同期信号及びクロックを利用して、前記ゲートドライバー 200 を制御するためのゲート制御信号 GCS と、前記データドライバー 300 を制御するためのデータ制御信号 DCS を出力する。

【0043】

また、前記制御部 400 は、前記外部システムから入力される入力映像データをサンプリングした後にこれを再整列し、再整列されたデジタル映像データを前記データドライバー 300 に供給する。

【0044】

また、前記制御部 400 は、前記タッチ感知部 600 を制御するためのタッチ制御信号を生成して、前記タッチ感知部 600 に転送することができる。

10

【0045】

次に、前記データドライバー 300 は、前記制御部 400 から入力された前記映像データを前記データ電圧に変換して、前記ゲートラインに前記スキャンパルスが供給される 1 水平期間ごとに 1 水平ライン分のデータ電圧を前記データラインに供給する。例えば、前記データドライバー 300 は、ガンマ電圧発生部（図示せず）から供給されるガンマ電圧を利用して、前記映像データをデータ電圧に変換した後、前記データ電圧を前記データラインに出力させる。

【0046】

最後に、前記ゲートドライバー 200 は、前記制御部 400 から入力される前記ゲート制御信号に応答して、前記液晶表示パネル 100 の前記ゲートライン（GL1 to GLg）にゲートパルスを順次的に供給する。これによって前記ゲートパルスが入力される各々のサブ画素に形成されているスイッチングトランジスタがターンオンされ、各サブ画素に映像が出力されることができる。

20

【0047】

前記ゲートドライバー 200 は、前記液晶表示パネル 100 と独立されるように形成され、多様な方式で前記液晶表示パネル 100 と電氣的に連結されることができる形態に構成されることができるが、前記液晶表示パネル 100 内に実装されるゲートインパネル（Gate In Panel：GIP）方式で構成されることもできる。

【0048】

前記の説明では、前記データドライバー 300、前記ゲートドライバー 200 及び前記制御部 400 が独立的に構成されたものとして説明されたが、前記データドライバー 300 又は前記ゲートドライバー 200 のうち、少なくともいずれか一つは、前記制御部 400 に構成されることもできる。

30

【0049】

第 4、前記タッチ感知部 600 は、前記タッチパネル 500 から受信される感知信号を利用して、前記タッチパネル 500 でのタッチの有無及びタッチ位置を感知する。

【0050】

例えば、前記タッチ感知部 600 は、前記タッチパネル 500 に形成されている前記タッチ電極 TE に順次的に前記タッチ駆動信号を供給した後、前記タッチ電極 TE を通じて受信される前記感知信号を利用して、前記タッチパネル 500 でのタッチの有無及びタッチ座標を判断することができる。

40

【0051】

前記タッチパネル 500 が上述したように、セルフキャップ方式を利用して構成されているため、前記タッチ感知部 600 も前記セルフキャップ方式を利用して構成される。

【0052】

前記タッチ感知部 600 は、図 1 に示されたように、前記タッチ電極ライン（1-1 TEL to p-g TEL）を通じて前記タッチ電極 TE と連結される。

【0053】

50

図 3 は、本発明に係る液晶表示装置に適用される液晶表示パネル及びタッチ感知部の構成を示す例示図である。

【 0 0 5 4 】

セルフキャップ (S e l f C a p) 方式を利用している本発明に係る液晶表示装置では、図 3 に示されたように、各々のタッチ電極 T E 5 1 0 と連結されているタッチ電極ライン T E L 5 2 0 が前記タッチ感知部 6 0 0 と連結されている。したがって、前記タッチ電極ライン T E L 5 2 0 の数は、前記タッチパネル 5 0 0 の横方向に配置されているタッチ電極 T E 5 1 0 の数 (q) 及び前記タッチパネル 5 0 0 の縦方向に配置されているタッチ電極 T E 5 1 0 の数 (p) の積 (= p × q) に対応される。

【 0 0 5 5 】

複数の前記タッチ電極 T E 5 1 0 各々は、前記液晶表示パネル 1 0 0 に形成された複数のサブ画素にわたって形成されることができる。

【 0 0 5 6 】

複数の前記タッチ電極ライン T E L 5 2 0 各々は、前記タッチ電極 T E 5 1 0 と 1 対 1 で連結されており、その端は、前記タッチ感知部 6 0 0 と連結されている。

【 0 0 5 7 】

本発明に適用される前記タッチパネル 5 0 0 を構成する前記タッチ電極 T E 5 1 0 は、上述されたように、静電容量方式を利用するものであって、前記液晶表示パネル 1 0 0 に内蔵されている。

【 0 0 5 8 】

前記タッチ感知部 6 0 0 は、前記タッチ感知モードにおいて、前記タッチ駆動信号を前記タッチ電極 5 1 0 に供給し、前記タッチ電極 5 1 0 から受信されたアナログ感知信号をデジタル信号に変換して、タッチの有無及びタッチ位置を判断する。

【 0 0 5 9 】

しかし、前記タッチ感知部 6 0 0 は、前記タッチ電極 5 1 0 から受信されたアナログ感知信号をデジタル信号に変換する機能だけ奏することでもできる。この場合、前記タッチの有無及び前記タッチ位置は、前記制御部 4 0 0 又は別途の構成要素で判断されることができる。

【 0 0 6 0 】

前記タッチ感知部 6 0 0 は、現在、セルフキャップ方式を利用する表示装置に適用されるタッチ感知部と同じく構成されることができる。

【 0 0 6 1 】

図 4 は、本発明に係る液晶表示パネルの平面を示す例示図であり、図 5 は、図 4 に示された液晶表示パネルのうち、X 領域を拡大した例示図であり、図 6 は、図 5 に示された M - M ' ラインに沿って切断された断面を示す例示図である。

【 0 0 6 2 】

本発明に係る液晶表示パネルは、図 2 ~ 図 6 に示されたように、タッチ電極 (1 - 1 T E t o p - q T E) 、画素電極 P X が具備されたサブ画素 S P X 、及び複数のスイッチングトランジスタ T s w が具備された T F T 基板 1 2 0 、前記サブ画素 S P X に対応されるカラーフィルター 1 1 2 及び共通電極 1 1 3 が具備された C F 基板 1 1 0 、及び前記 T F T 基板 1 2 0 と前記 C F 基板 1 1 0 の間に具備されて、液晶が注入される液晶層 1 3 0 を含む。

【 0 0 6 3 】

ここで、前記タッチ電極 (1 - 1 T E t o p - q T E) 各々は、一つの水平ラインに具備されて互いに隣接されている、少なくとも二つ以上のサブ画素 S P X に共通的に連結されているタッチライン T L 及び前記 T F T 基板 1 2 0 に具備されたデータライン D L と重畳するように配置されており、前記データライン D L に沿って隣接されている、少なくとも二つ以上の前記タッチライン T L と電氣的に連結されているタッチ電極ライン T E L を含む。

【 0 0 6 4 】

10

20

30

40

50

第 1 に、図 3 に示されたように、前記タッチパネル 5 0 0 の横方向に配置されているタッチ電極 T E 5 1 0 の数が q で、前記タッチパネル 5 0 0 の縦方向に配置されているタッチ電極 T E 5 1 0 の数が p である場合、前記タッチパネル 5 0 0 には、 $p \times q$ 個のタッチ電極 (1 - 1 T E t o p - q T E) が具備される。

【 0 0 6 5 】

この場合、図 4 に示された前記液晶表示パネル 1 0 0 において、左側上段に配置されるタッチ電極は、第 1 - 1 タッチ電極 (1 - 1 T E) とし、右側下段に配置されるタッチ電極は、第 $p - q$ タッチ電極 ($p - q$ T E) とする。図 4 に示されたタッチ電極の総個数は、 $p \times q$ 個である。

【 0 0 6 6 】

10

第 2 に、前記 T F T 基板 1 2 0 には前記タッチパネルが具備され、前記 T F T 基板 1 2 0 には前記サブ画素 S P が配置され、前記サブ画素 S P X 各々には前記画素電極 P X が具備される。前記画素電極 P X 各々にはスイッチングトランジスタ T s w が具備される。

【 0 0 6 7 】

第 3 に、前記 C F 基板 1 1 0 には、前記カラーフィルタ 1 1 2 及び前記共通電極 1 1 3 が具備される。前記共通電極 1 1 3 は、一つの板で構成されることができる。

【 0 0 6 8 】

第 4 に、前記タッチ電極 (1 - 1 T E t o p - q T E) 各々は、前記タッチライン T L 及び前記タッチ電極ライン T E L を含む。

【 0 0 6 9 】

20

この場合、前記タッチライン T L は、一つの水平ラインに具備されて互いに隣接されている、少なくとも二つ以上のサブ画素 S P X に共通的に連結されている。前記水平ラインは、図 4 及び図 5 において、ゲートライン G L と並んだラインを意味する。

【 0 0 7 0 】

互いに異なるタッチ電極 T E に具備されるタッチライン T L は、互いに分離されている。

【 0 0 7 1 】

また、同一のタッチ電極 T E に具備されるタッチライン T L は、前記タッチ電極ライン T E L を通じて、電氣的に互いに連結される。

【 0 0 7 2 】

30

前記タッチ電極ライン T E L は、前記 T F T 基板 1 2 0 に具備された前記データライン D L と重畳するように配置され、前記データライン D L に沿って隣接されている、少なくとも二つ以上の前記タッチライン T L と電氣的に連結される。

【 0 0 7 3 】

例えば、図 4 において、一つの前記タッチ電極は、一つの水平ラインに隣接されている 6 個のサブ画素に具備される。また、図 4 において、一つの前記タッチ電極は、二つの水平ラインに形成されている二つの前記タッチライン T L を含む。二つの前記タッチライン T L は、前記データライン D L に重畳するように配置される前記タッチ電極ライン T E L を通じて、電氣的に互いに連結される。

【 0 0 7 4 】

40

前記タッチ電極ライン T E L は、前記データライン D L と重畳するように配置されることができる。特に、前記タッチ電極ライン T E L は、前記タッチ電極が具備されたサブ画素のうち、いずれか一つのレッドサブ画素 R に連結されるデータラインと重畳するように配置されることができる。

【 0 0 7 5 】

例えば、前記第 1 - 1 タッチ電極 (1 - 1 T E) は、第 1 - 1 タッチ電極ライン (1 - 1 T E L) 及び二つの前記タッチライン T L を含む。

【 0 0 7 6 】

前記第 1 - 1 タッチ電極ライン (1 - 1 T E L) は、図 5 に示されたように、二つの前記タッチライン T L と、第 1 - 1 タッチ電極コンタクトホール (1 - 1 T E _ C T H) を

50

通じて電氣的に連結されている。

【 0 0 7 7 】

前記第 1 - 1 タッチ電極ライン (1 - 1 T E L) は、図 5 及び図 6 に示されたように、第 1 データライン (D L 1) と重畳するように前記 T F T 基板 1 2 0 に配置される。

【 0 0 7 8 】

第 5 に、互いに隣接されている、少なくとも二つ以上の前記サブ画素各々に具備された前記タッチライン T L は、隣接されているサブ画素 S P X に延長されているメインタッチライン M T L 及び前記メインタッチライン M T L から分岐された単位タッチライン U T L を含む。この場合、互いに異なるタッチ電極が形成されており、互いに隣接されているサブ画素各々に具備されている前記メインタッチライン M T L は、互いに連結されない。

10

【 0 0 7 9 】

前記単位タッチライン U T L は、前記サブ画素 S P X 各々に具備された前記画素電極 P X の外郭に沿って具備される。

【 0 0 8 0 】

更に説明すると、互いに隣接されている、少なくとも二つ以上の前記サブ画素 S P X 各々に具備された前記タッチライン T L は、前記タッチライン T L に具備されたサブ画素 S P X に配置されている画素電極 P X の外郭に沿って四角形状で配置される。

【 0 0 8 1 】

例えば、図 5 に示されたように、前記第 1 - 1 タッチ電極ライン (1 - 1 T E L) と連結されているタッチライン T L のうち、レッドサブ画素 R に具備されたタッチラインは、隣接されたサブ画素 S P X に延長されているメインタッチライン M T L 及び前記メインタッチライン M T L から分岐された単位タッチライン U T L を含む。

20

【 0 0 8 2 】

この場合、前記単位タッチライン U T L は、前記画素電極 P X の外郭に沿って四角形状で前記単位画素 S P X に配置される。

【 0 0 8 3 】

上述されたように構成されることによって、前記タッチ電極 T E は、前記画素電極の駆動に影響を及ぼさないことができ、また、前記画素電極の周辺に光が漏れることを防止することができる。

【 0 0 8 4 】

第 6 に、前記 T F T 基板 1 2 0 の構成を、図 6 を参照して説明すると、次の通りである。

30

【 0 0 8 5 】

前記 T F T 基板 1 2 0 は、ベース基板 1 2 1、前記ベース基板 1 2 1 に具備された前記タッチ電極ライン T E L、前記タッチ電極ライン T E L 上段に具備される第 1 保護膜 1 2 2、前記第 1 保護膜 1 2 2 上段に具備される前記タッチライン T L、前記タッチライン T L 上段に具備されるゲート絶縁膜 1 2 3、前記ゲート絶縁膜 1 2 3 上段に具備されて、前記タッチ電極ライン T E L と重畳するように具備されるデータライン D L、前記データライン D L 上段に具備される第 2 保護膜 1 2 4 及び前記第 2 保護膜 1 2 4 上段に具備される前記画素電極 P X を含む。

40

【 0 0 8 6 】

ここで、前記タッチライン T L は、前記第 1 保護膜 1 2 2 に形成された前記タッチ電極コンタクトホール (T E _ C T H) を通じて前記タッチ電極ライン T E L と電氣的に連結される。

【 0 0 8 7 】

例えば、図 6 には、前記第 1 - 1 タッチ電極ライン (1 - 1 T E L) が前記第 1 - 1 タッチ電極コンタクトホール (1 - 1 T E _ C T H) を通じて前記タッチ電極 T L と連結されており、前記第 1 - 1 タッチ電極ライン (1 - 1 T E L) が、第 1 データライン (D L 1) と重畳している。

【 0 0 8 8 】

50

前記第 1 保護膜 1 2 2、前記ゲート絶縁膜 1 2 3、前記第 2 保護膜 1 2 4 は、多様な種類の無機物質または有機物質で構成されることができる。

【 0 0 8 9 】

以下では、図 7 を参照して、本発明に係る液晶表示装置の基本的な動作方法が説明される。

【 0 0 9 0 】

図 7 は、本発明に係る液晶表示装置において、タッチ駆動信号がタッチ電極に印加されるタイミングを示す例示図である。

【 0 0 9 1 】

セルフキャップ (S e l f C a p) 方式及び T N モードを利用している本発明に係る液晶表示装置は、図 3 に示されたように、各々のタッチ電極 5 1 0 と連結されているタッチ電極ライン 5 2 0 が前記タッチ感知部 6 0 0 と連結されている。

【 0 0 9 2 】

横方向のタッチ電極 5 1 0 の数が q で、縦方向のタッチ電極 5 1 0 の数が p である場合、総 $p \times q$ 個の前記タッチ電極ラインが、前記タッチ感知部 6 0 0 と連結されている。

【 0 0 9 3 】

本発明に係る液晶表示装置では、前記タッチ駆動信号が供給される前記タッチ電極 5 1 0 が、前記液晶表示パネル 1 0 0 の内部に内蔵されているため、映像出力とタッチ感知が同時に駆動されることができない。したがって、垂直同期信号 (V s y n c) によって決められる 1 フレーム期間は、図 7 に示されたように、映像出力期間 (d i s p l a y) と、タッチ感知期間 (T o u c h) に区分される。前記液晶表示パネルを通じて映像が出力される期間が前記映像出力期間であり、タッチが感知される期間が前記タッチ感知期間である。

【 0 0 9 4 】

しかし、1 フレーム期間に、複数の映像出力期間と複数のタッチ感知期間が少なくとも二回以上ずつ反復されることもできる。

【 0 0 9 5 】

前記映像出力期間 (d i s p l a y) に、前記共通電極 1 1 3 には共通電圧が供給され、前記画素電極 P X には前記データラインを通じてデータ電圧が供給される。

【 0 0 9 6 】

この場合、前記タッチ電極 T E には、共通電圧が供給されることもできる。このために、前記タッチ感知部 6 0 0 には、前記タッチ感知期間には前記タッチ駆動信号を前記タッチ電極に供給し、前記映像出力期間には前記共通電圧を前記タッチ電極に供給するスイッチがさらに具備されることができる。

【 0 0 9 7 】

前記タッチ電極 T E は、前記 C F 基板 1 1 0 の下段に具備され、前記液晶表示パネル 1 0 0 に光を照射する前記バックライトユニットから転送される光を遮断する機能を奏する。

【 0 0 9 8 】

例えば、前記タッチ電極 T E は、図 5 及び図 6 に示されたように、前記データライン及び前記ゲートラインと並んだ方向に配置される。この場合、前記データライン及び前記ゲートラインは、未図示されたブラックマトリックスと重畳し、したがって、前記データライン及び前記ゲートラインに照射された光を前記 T F T 基板 1 2 0 を通じて外部に放出されない。

【 0 0 9 9 】

しかし、前記データライン、前記ゲートライン及び前記ブラックマトリックスによって、光が完全に遮断されることはない。この場合、前記データライン及び前記ゲートラインと並んで具備される前記タッチ電極 T E により、追加的に光が遮断されることができる。

【 0 1 0 0 】

上述した本発明を整理すると次の通りである。

10

20

30

40

50

【 0 1 0 1 】

前記インセル技術が、ＴＮ構造を有する液晶表示パネルに適用されるためには、先ず、共通電極によってタッチ駆動信号による電界が遮断される問題が補完されなければならない。

【 0 1 0 2 】

このために、本発明に係る液晶表示装置では、カラーフィルターが具備されたＣＦ基板１１０と、トランジスタが具備されたＴＦＴ基板１２０の位置が変更される。例えば、本発明に係る液晶表示装置では、前記ＴＦＴ基板１２０が液晶表示装置の外部面と接するように、前記ＴＦＴ基板１２０が前記ＣＦ基板１１０の上段に配置される。上述したような構造によると、前記ＴＦＴ基板１２０に具備された前記タッチ電極ＴＥから発生された信号が、前記ＣＦ基板１１０に具備された共通電極によって遮断されない。

10

【 0 1 0 3 】

したがって、インセル方式を利用し、ＴＮ構造を有する液晶表示パネルでも、正常的にタッチが感知されることができる。

【 0 1 0 4 】

また、本発明では、映像出力期間とタッチ感知期間が順次的に反復されて、前記タッチ感知期間に、前記ＴＦＴ基板に具備されたタッチ電極がセルフキャップ方式を利用して駆動されることによって、タッチが感知されることができる。

【 0 1 0 5 】

本発明の属する技術の分野における当業者には、本発明がその技術的思想や必須特徴を変更せず他の具体的な形態に実施できるということが理解されるであろう。したがって、上述した実施例は、すべての面で例示的なものであり、限定的なものではないと理解しなければならない。本発明の範囲は、上記の詳細な説明よりは、後述する特許請求の範囲によって示され、特許請求の範囲の意味及び範囲、そしてその等価概念から導かれるすべての変更又は変形された形態が本発明の範囲に属するものと解釈しなければならない。

20

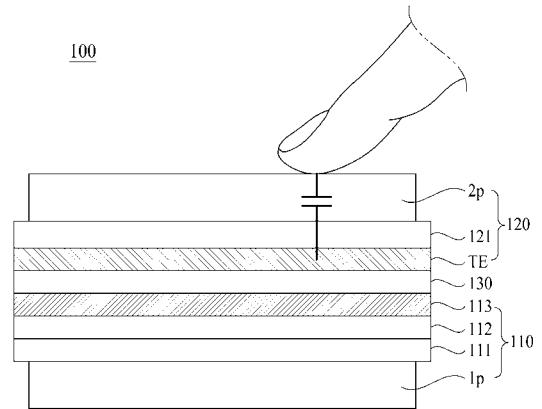
【 符号の説明 】

【 0 1 0 6 】

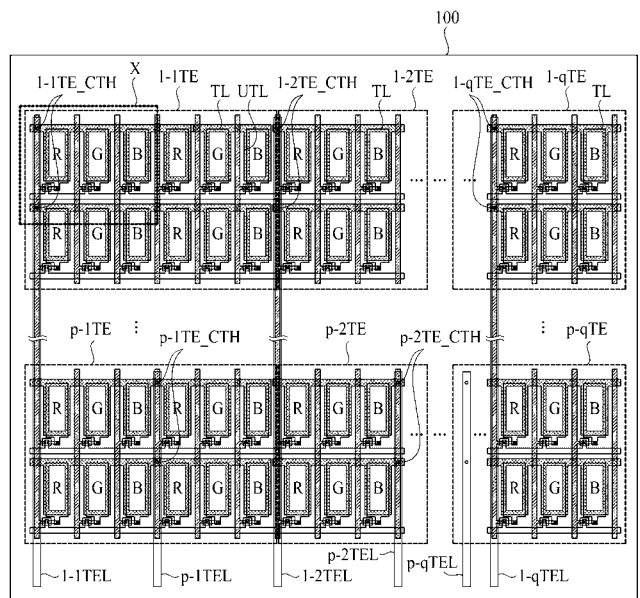
1 0 0	パネル
2 0 0	ゲートドライバー
3 0 0	データドライバー
4 0 0	制御部
5 0 0	タッチパネル
6 0 0	タッチ感知部
U T L	単位タッチライン
M T L	メインタッチライン

30

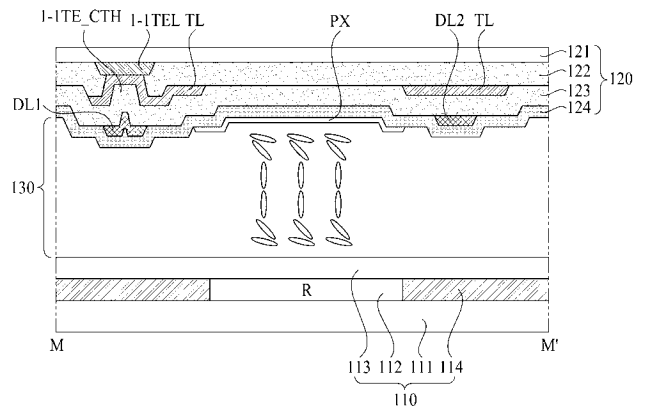
【 図 2 】



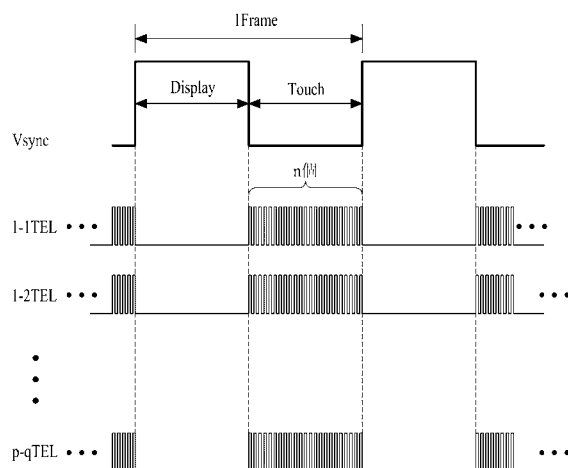
【 図 4 】



【 図 6 】



【圖 7】



フロントページの続き

(51)Int.Cl.		F I		テーマコード(参考)
G 0 9 F	9/00		(2006.01)	
		G 0 9 F	9/30	3 3 8
		G 0 9 F	9/00	3 6 6 A

(72)発明者 キム, チョルセ
大韓民国 7 0 4 - 7 9 2, テグ, タルソグ, トウォンドン, ガンサン タウン アパー
トメント 4 0 9 - 2 0 5

(72)発明者 キム, ジュハン
大韓民国 4 2 0 - 7 6 2, キョンギド, プチョンシ, ウォンミグ サン2ドン, ベクソ
ン マウル 2 7 0 5 - 1 2 0 1

(72)発明者 パク, ヨンチャン
大韓民国 1 3 7 - 0 7 1, ソウル, ソチョグ, ソチョ1ドン 1 6 4 8 - 2 (2 5 / 5)
, ソチョ ヒュンダイ アpartment 1 0 2 - 1 3 1 1

(72)発明者 キム, スンキョム
大韓民国 4 1 3 - 7 7 9, キョンギド, パジュシ, ウォルロンミョン, トグンリ, パ
ジュ エルシーディー インダストリアル コンプレックス, ジョンダウン マウル, ジ - -
6 0 1

F ターム(参考) 2H092 GA62 QA07

2H192 AA24 BC31 CB05 EA22 EA43 GB33 JA06

5C094 AA43 BA03 BA43 CA24 DA13 EA10 FA01 FA02

5G435 AA17 BB12 CC09 CC12 GG12 HH12

专利名称(译)	液晶显示面板和使用其的液晶显示装置		
公开(公告)号	JP2016126334A	公开(公告)日	2016-07-11
申请号	JP2015245948	申请日	2015-12-17
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	Eruji显示有限公司		
[标]发明人	キムジンソン キムチョルセ キムジュハン パクヨンチャン キムスンキヨム		
发明人	キム, ジンソン キム, チョルセ キム, ジュハン パク, ヨンチャン キム, スンキヨム		
IPC分类号	G02F1/1368 G02F1/1343 G06F3/041 G06F3/044 G09F9/30 G09F9/00		
CPC分类号	G02F1/13338 G02F1/133512 G02F1/133514 G02F1/134309 G02F1/1362 G02F1/1368 G02F2001/133562 G02F2001/134345 G06F3/0412 G06F3/044		
FI分类号	G02F1/1368 G02F1/1343 G06F3/041.412 G06F3/044.124 G09F9/30.336 G09F9/30.338 G09F9/00.366. A G02F1/1333		
F-TERM分类号	2H092/GA62 2H092/QA07 2H192/AA24 2H192/BC31 2H192/CB05 2H192/EA22 2H192/EA43 2H192/GB33 2H192/JA06 5C094/AA43 5C094/BA03 5C094/BA43 5C094/CA24 5C094/DA13 5C094/EA10 5C094/FA01 5C094/FA02 5G435/AA17 5G435/BB12 5G435/CC09 5G435/CC12 5G435/GG12 5G435/HH12		
优先权	1020140191045 2014-12-26 KR		
其他公开文献	JP6338566B2		
外部链接	Espacenet		

摘要(译)

解决问题的方法：提供一种液晶显示面板和使用该液晶显示面板的液晶显示装置，其包括具有触摸电极和开关晶体管的TFT基板，该TFT基板暴露在外部并设置在CF基板上包括滤色器。解决方案：每个触摸电极包括：触摸线，共同连接到彼此相邻的布置在一条水平线上的至少两个或更多个子像素；以及触摸电极线，设置为与包括在TFT基板中的数据线重叠，并且电连接到沿着数据线相邻的至少两个或更多个触摸线。选择图：图4

