

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3644672号

(P3644672)

(45) 発行日 平成17年5月11日(2005.5.11)

(24) 登録日 平成17年2月10日(2005.2.10)

(51) Int.Cl.⁷

F I

G09G 3/36

G09G 3/36

G02F 1/133

G02F 1/133 550

G09G 3/20

G09G 3/20 621A

G09G 3/20 660V

請求項の数 7 (全 21 頁)

(21) 出願番号 特願2000-161257 (P2000-161257)
 (22) 出願日 平成12年5月30日(2000.5.30)
 (65) 公開番号 特開2001-83947 (P2001-83947A)
 (43) 公開日 平成13年3月30日(2001.3.30)
 審査請求日 平成14年10月21日(2002.10.21)
 (31) 優先権主張番号 特願平11-196709
 (32) 優先日 平成11年7月9日(1999.7.9)
 (33) 優先権主張国 日本国(JP)

前置審査

(73) 特許権者 000005049
 シャープ株式会社
 大阪府大阪市阿倍野区長池町22番22号
 (74) 代理人 100078282
 弁理士 山本 秀策
 (74) 代理人 100062409
 弁理士 安村 高明
 (74) 代理人 100107489
 弁理士 大塩 竹志
 (72) 発明者 柳 俊洋
 大阪府大阪市阿倍野区長池町22番22号
 シャープ株式会社内
 (72) 発明者 川口 登史
 大阪府大阪市阿倍野区長池町22番22号
 シャープ株式会社内

最終頁に続く

(54) 【発明の名称】 表示装置およびその駆動方法

(57) 【特許請求の範囲】

【請求項1】

複数の表示画素がマトリクス状に設けられ、前記各表示画素にスイッチ素子を介して映像信号が書き込まれるとともに、前記各表示画素が映像信号のN回の繰り返し書き込みを必要とする電圧依存容量変化特性を有するアクティブマトリクス型の表示装置において、

前記スイッチ素子による各表示画素に映像信号を書き込むタイミングを、入力される映像信号の1垂直同期信号周期よりも早い周期とするとともに、必要とされる動画応答限度時間 T_{mov} に対して、各表示画素への映像信号の書き込み周期 T_{W1} が $T_{W1} \times N < T_{mov}$ の範囲を満たすように書き込み周期を高速化して書き込み周期高速化モードとする書き込み周期高速化手段を備えており、

前記書き込み周期高速化手段が、前記映像信号の1垂直同期信号周期に対して $1/X$ ($X > 1$ であって、 $X = T_f \times N / T_{mov}$ 、ただし T_f は1垂直同期信号周期) 倍の周期で各表示画素に映像信号を書き込むことを特徴とする表示装置。

【請求項2】

前記書き込み周期高速化手段は、入力される前記映像信号に基づいて、入力される映像信号の1垂直同期信号周期と同じ周期で各表示画素に映像信号を書き込む通常モードへの切り替え可能になっている請求項1に記載の表示装置。

【請求項3】

前記書き込み周期高速化手段による書き込み周期高速化モードと、前記通常モードとの切り替えが、入力される映像信号の1垂直同期信号周期に基づいて判断する判断回路によ

って行われる、請求項 2 に記載の表示装置。

【請求項 4】

前記判断回路は、入力される映像信号の 1 垂直同期信号周期を前記書き込み周期 TW_1 と比較することによって判断する請求項 3 に記載の表示装置。

【請求項 5】

外部から、動画表示モードと静止画表示モードのいずれかを指示するモード制御信号が入力されるようになっており、前記書き込み周期高速化手段は、前記モード制御信号が動画表示モードの場合に前記書き込み周期高速化手段による書き込み周期高速化モードとされ、前記モード制御信号が静止画表示モードの場合に前記通常モードとされる請求項 2 に記載の表示装置。

10

【請求項 6】

前記映像信号の 1 垂直同期信号周期がフレーム周期またはフィールド周期である請求項 1 乃至請求項 5 のいずれかに記載の表示装置。

【請求項 7】

複数の表示画素がマトリクス状に設けられ、前記各表示画素にスイッチ素子を介して映像信号が書き込まれるとともに、前記各表示画素が映像信号の N 回の繰り返し書き込みを必要とする電圧依存容量変化特性を有するアクティブマトリクス型の表示装置において、

前記スイッチ素子による各表示画素に映像信号を書き込むタイミングを、入力される映像信号の 1 垂直同期信号周期よりも早い周期とするとともに、必要とされる動画応答限度時間 T_{mov} に対して、各表示画素への映像信号の書き込み周期 TW_1 が $TW_1 \times N < T_{mov}$ の範囲を満たし、さらに、前記映像信号の 1 垂直同期信号周期に対して $1/X$ ($X > 1$ であって、 $X = T_f \times N / T_{mov}$ 、ただし T_f は 1 垂直同期信号周期) 倍の周期で各表示画素に映像信号を書き込むことを特徴とする表示装置の駆動方法。

20

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は表示装置およびその駆動方法に関し、特に、各表示画素毎にスイッチ素子として例えば薄膜トランジスタ (Thin Film Transistor; 以下、TFT と称する) が配設されたアクティブマトリクス型液晶表示装置等の表示装置およびその駆動方法に関する。

30

【0002】

【従来の技術】

従来、液晶表示装置は、テレビジョンやグラフィックディスプレイ等の表示装置として盛んに用いられている。その中でも、各表示画素毎に TFT 等のスイッチ素子が設けられた液晶表示装置は、表示画素数が増大しても隣接表示画素間でのクロストークの無い優れた表示画像を得ることができるため、特にコンピュータ等のデジタル機器のディスプレイとして、その用途が拡大している。

【0003】

このような液晶表示装置は、例えば図 11 に示す様に、液晶表示パネル 10 および駆動回路部からその主要部が構成されている。

40

【0004】

液晶表示パネル 10 は、一对の電極基板間に液晶組成物が保持され、各電極基板の外表面にはそれぞれ偏光板が貼り付けられている。

【0005】

一方の電極基板である TFT アレイ基板は、ガラスなどの透明な絶縁性基板上に複数本の信号線 $S(1)$ 、 $S(2)$ 、 $\dots$ 、 $S(i)$ 、 $\dots$ 、 $S(N)$ 、および走査線 $G(1)$ 、 $G(2)$ 、 $\dots$ 、 $G(j)$ 、 $\dots$ 、 $G(M)$ がマトリクス状に形成されている。そして、これら信号線 201 と走査線 301 との交差部毎に画素電極 103 に接続された TFT 等のスイッチ素子 102 が形成され、これらの上をほぼ全面にわたって覆うように配向膜が設置されている。

50

【 0 0 0 6 】

他方の電極基板である対向基板は、T F Tアレイ基板と同様にガラスなどの透明な絶縁性基板上に、全面にわたって対向電極および配向膜が順次積層されている。そして、画素電極 1 0 3 と対向電極で挟まれた液晶層部分がマトリクス状の各表示セル（表示画素）1 となっている。

【 0 0 0 7 】

駆動回路部は、このように構成される液晶表示パネル 1 0 の各走査線 3 0 1 に接続される走査線駆動回路 3 0 0、各信号線 2 0 1 に接続される信号線駆動回路 2 0 0 および対向電極に接続される対向電極駆動回路によって構成されている。信号線駆動回路 2 0 0 および走査線駆動回路 3 0 0 はタイミング制御回路 4 0 0 と接続されている。

10

【 0 0 0 8 】

走査線駆動回路（ゲートドライバー）3 0 0 は、例えば、カスケード接続された M 個のフリップフロップからなるシフトレジスタ部と、各フリップフロップからの出力に応じて切り替わる選択スイッチとによって構成されている。そして、T F T 1 0 2 を O N 状態にするのに十分なゲート走査電圧 V_{gh} と、T F T 1 0 2 を O F F 状態にするのに十分なゲート保持電圧 V_{gl} とが入力され、フリップフロップを順次転送することにより、これらの電圧が選択スイッチに順次出力される。これに応答して、選択スイッチは T F T を O N 状態にする V_{gh} 電圧を一走査期間（T H）選択して走査線 3 0 1 に出力し、その後、走査線 3 0 1 に T F T を O F F 状態にする V_{gl} 電圧をそれぞれ出力する。このときのタイミングは、タイミング制御回路 4 0 0 によって制御される。

20

【 0 0 0 9 】

この動作により、信号線駆動回路 2 0 0 から各々の信号線 2 0 1 に出力された映像信号を、対応した各々の表示セル（表示画素）1 に書き込み可能とする。

【 0 0 1 0 】

このように、各表示画素 1 には、1 走査期間（通常は 1 水平同期期間で数十 μs ）に信号線駆動回路 2 0 0 から信号線 2 0 1 に出力された電圧（映像データ）が T F T 1 0 2 を介して書き込まれ、その後、次の書き込み動作が行われるまでの一垂直同期期間（ここでは 1 フレーム期間）、その電圧を保持することにより表示デバイスとして機能している。

【 0 0 1 1 】

【 発明が解決しようとする課題 】

30

ところで、近年、コンピュータ等の高機能化により、液晶表示装置に表示される画像は、静止画から動画までの幅広いものとなっている。また、大型の液晶テレビジョンも本格的に普及し始めている。このため、液晶表示装置に対しては、より高画質な表示性能が求められている。

【 0 0 1 2 】

しかしながら、従来の液晶表示装置においては、動画表示に対して十分な表示性能が得られていない。

【 0 0 1 3 】

例えば、図 1 2（A）に示すように、黒の背景に白い四角の図形を表示し、この図形を左から右に動く画像信号を作成して上述した従来の表示装置に表示させると、図 1 2（B）に示すように、その移動している白い四角の図形の輪郭がボケてしまう。

40

【 0 0 1 4 】

これは、表示装置の応答速度が 5 0 m s 程度と遅い為であり、動画を主体とする映像機器にこのような表示装置を導入すると、動画輪郭がはっきりせず、全く不都合な画質になってしまう。

【 0 0 1 5 】

このように動画表示を行っても問題の無い表示装置に対する応答速度は、従来適用されてきた黒表示から白表示、または白表示から黒表示の輝度変化 1 0 % - 9 0 %（9 0 % - 1 0 %）等、過渡応答時間では議論できず、人が感知できるレベルでの輝度変化 0 % - 1 0 0 %（1 0 0 % - 0 %）の応答速度で議論しなければならない。その理由は、輝度変化 1

50

0% - 90%での速度が速くても、90%から100%に達する時間が遅ければ、図12(B)に示したように動画輪郭がボケているように人が感知してしまうからである。

【0016】

ここで、便宜上、表示装置の人が感知できるレベルでの輝度変化の応答速度を、 Td_LCD （黒表示から白表示）または、 Tr_LCD （白表示から黒表示）と定義し、 Tr_LCD 、 Td_LCD の条件分けをしないものを T_LCD （黒表示から白表示または白表示から黒表示までの応答速度）と定義する。また、上述した動画表示においても問題が発生しないような表示装置に要求される応答速度は、動画の大きさや背景との関係や個人差も大きいので、厳密に規定されていない。よって、本発明では動画応答限度時間 $Tmov$ を設定し、 $Tmov = 20ms$ と仮定している。この動画応答限度時間 $Tmov$ は黒表示から白表示の輝度変化、または白表示から黒表示の輝度変化の各々に適用されるものである。

10

【0017】

ところで、上述した液晶表示装置に注入されている液晶材料自体の応答速度は、一般に、液晶が印加された電界によって立ち上がる速度 Tr_LC と、電界を0にしたときの各分子間の力によって元の状態に復帰する速度 Td_LC とにより決定される。この Tr_LC および Td_LC は、

$$Tr_LC = \eta d^2 / \{ (|\epsilon_p - \epsilon_s|) \} V - K\pi^2 \cdots (1)$$

$$Td_LC = \eta d^2 / K\pi^2 \cdots (2)$$

で表される。上記式において、 K は液晶材料の発散、捻じれおよび曲げの弾性係数を各々 $K1$ 、 $K2$ および $K3$ としたときに、 $K = K1 + (K3 - 2 \times K2) / 4$ で表される定数である。 ϵ_s は液晶分子の長軸方向の誘電率であり、 ϵ_p は短軸方向の誘電率である。 η は液晶分子の捻じれ粘性であり、 d は液晶表示セルの厚み（セルギャップ）であり、 V は印加電圧である。

20

【0018】

これらの液晶材料自体は Tr_LC と Td_LC がほぼ同等となるように改良がなされ、その応答速度は Tr_LC および Td_LC 共に $5ms$ 程度まで実現可能であって、上記動画応答限度時間 $Tmov = 20ms$ ）に比べて十分早い。

【0019】

このように、液晶材料自体は動画応答限度時間 $Tmov = 20ms$ に比べて十分早い応答速度を有しているにも関わらず、液晶表示装置における表示応答速度（ Tr_LCD ）が $50ms$ と遅くなる理由を、以下に説明する。

30

【0020】

図13は、液晶表示セルのイメージ図である。図13(A)は白レベル電圧を印加したときの白表示状態を示し、図13(B)は黒レベル電圧を印加したときの黒表示状態を示す。

【0021】

このように、液晶表示セルに電圧を印加することにより、液晶分子の配向状態を変化させて表示を行っている。このとき、液晶分子は誘電率異方性（長軸方向の誘電率 ϵ_s 、短軸方向の誘電率 ϵ_p ）を有しているため、印加電圧によって液晶表示セルの容量が異なる。仮に、白レベル電圧を印加した白表示時における液晶の比誘電率を ϵ_{sw} 、黒レベル電圧を印加した黒表示時における液晶の比誘電率を ϵ_{pb} 、真空誘電率 ϵ_0 とすると、白表示時の液晶表示セルの容量 C_{lc} （白）と黒表示時の液晶表示セルの容量 C_{lc} （黒）は、

40

$$C_{lc}(\text{白}) = \{ (\epsilon_0 \times \epsilon_{sw}) / d \} \times S \cdots (3)$$

$$C_{lc}(\text{黒}) = \{ (\epsilon_0 \times \epsilon_{pb}) / d \} \times S \cdots (4)$$

となる。上記式において、 S は液晶表示セルの電極面積であり、 d は電極間距離（セルギャップ）である。

【0022】

図14に、白レベル電圧を印加した白表示時における液晶表示セルの容量を1としたときの液晶表示セルの電圧依存容量変化特性を示す。 $\epsilon_{sw} < \epsilon_{pb}$ であるため、図14に示

50

すように、黒表示時の液晶表示セルの容量は、白表示時の液晶表示セルの容量よりも大きくなる。使用する液晶材料にもよるが、その比率は2倍程度である。

【0023】

図15は、液晶表示装置の白表示から黒表示に切り替わる任意の1液晶表示セルについて、電圧変化と表示応答速度(T_{r_LCD2})を示したものである。なお、液晶は、本来ならば信頼性確保のために交流駆動されており、液晶表示セルの保持電圧の極性も1フレーム毎に切り替わる様に駆動されるべきであるが、ここでは説明の簡略化のため、液晶を直流駆動した波形を例示している。

【0024】

ここで、垂直同期信号は映像信号と共に表示装置に供給され、1フレームの周期を決める信号である。走査線電圧は図11の走査線駆動回路300から走査線G(j)に出力された走査信号である。信号線印加電圧は図11の信号線駆動回路200から信号線S(i)に出力された映像信号である。液晶セル保持電圧は上記走査線G(j)と信号線S(i)の交点に設けられた1液晶セルの電圧波形を示している。

【0025】

T1、T2の期間には液晶表示セルに白電圧が印加され、且つ、保持されて白表示状態となっており、この時の液晶表示セルの容量はC1c(白)である。T3の期間には、走査線電圧によりTF TがON状態となり、信号線に印加されている黒電圧が液晶表示セルに印加されて第1回目の書き込みが行われる。このT3の期間は1水平期間相当であり、数十 μs 程度である。ここで、液晶自体の応答速度は上述したように5ms程度であるので、このT3の走査期間(数十 μs)では応答しない。よって、液晶表示セルには黒レベル電圧が印加されているにも関わらず、液晶表示セル容量はC1c(白)のままであり、液晶表示セルの電荷は $Q1c = (\text{黒レベル電圧}) \times C1c(\text{白})$ である。続いて、T4の期間に移行した段階でTF TがOFF状態となり、液晶表示セルが信号線と切り離されて電荷保存法則が成立する。T4の保持期間においては、液晶が保持電圧に応じて液晶材料の応答速度に従って徐々に配向を変えていくので、液晶表示セルの容量が大きくなる。このとき、TF TはOFF状態で液晶表示セルの電荷が保存されているので、液晶表示セルの電圧が小さくなる。その結果、黒レベル電圧を印加したにも関わらず、T4の期間で液晶表示セルの電圧が下がり、中間調輝度までしか到達することができない。その後、次のフレームでT5のタイミングで再度黒レベル電圧が液晶表示セルに印加され、第2回目の書き込みが行われる。この書き込み時点では、1回目の書き込みと同様、液晶表示セルに黒レベル電圧が印加されているにも関わらず、液晶表示セルの容量はC1c(黒)に変化していない。よって、T6の保持期間において電圧が降下する。このような書き込み動作を繰り返しながら、液晶表示セルは黒レベルに達する。例えば、図15ではT7の期間で再度黒電圧を書き込む第3回目の書き込みによって黒表示が得られている。

【0026】

ここで、各液晶表示セルの書き込み周期は、入力される映像信号の垂直同期信号により決定されるフレーム周期と同じである。よって、白表示状態の液晶表示セルに黒電圧を書き込んでも、1フレーム期間内には黒表示が得られず、通常3フレーム程度かけて黒表示が得られる。通常、1フレームは60Hz(17ms)であるので $17ms \times 3 = 51ms$ となる。よって、動画などの1フレーム毎に表示状態の違う表示を行うと、動画の輪郭がボケたように表示される。

【0027】

本発明は、このような従来技術の課題を解決するためになされたものであり、液晶等の電圧依存容量変化により生じる表示装置の応答速度の低下を防ぎ、動画表示を高品位で行うことができる表示装置およびその駆動方法を提供することを目的とする。

【0028】

【課題を解決するための手段】

本発明の表示装置は、複数の表示画素がマトリクス状に設けられ、前記各表示画素にスイッチ素子を介して映像信号が書き込まれるとともに、前記各表示画素が映像信号のN回

10

20

30

40

50

の繰り返し書き込みを必要とする電圧依存容量変化特性を有するアクティブマトリクス型の表示装置において、前記スイッチ素子による各表示画素に映像信号を書き込むタイミングを、入力される映像信号の1垂直同期信号周期よりも早い周期とするとともに、必要とされる動画応答限度時間 T_{mov} に対して、各表示画素への映像信号の書き込み周期 T_{W1} が $T_{W1} \times N$ T_{mov} の範囲を満たすように書き込み周期を高速化して書き込み周期高速化モードとする書き込み周期高速化手段を備えており、前記書き込み周期高速化手段が、前記映像信号の1垂直同期信号周期に対して $1/X$ ($X > 1$ であって、 $X = T_f \times N / T_{mov}$ 、ただし T_f は1垂直同期信号周期) 倍の周期で各表示画素に映像信号を書き込むことを特徴とし、そのことにより上記目的が達成される。

【0033】

10

前記書き込み周期高速化手段は、入力される前記映像信号に基づいて、入力される映像信号の1垂直同期信号周期と同じ周期で各表示画素に映像信号を書き込む通常モードへの切り替え可能になっている。

【0034】

前記書き込み周期高速化手段による書き込み周期高速化モードと、前記通常モードとの切り替えが、入力される映像信号の1垂直同期信号周期に基づいて判断する判断回路によって行われる。

【0035】

前記判断回路は、入力される映像信号の1垂直同期信号周期を前記書き込み周期 T_{W1} と比較することによって判断する。

20

【0036】

外部から、動画表示モードと静止画表示モードのいずれかを指示するモード制御信号が入力されるようになっており、前記書き込み周期高速化手段は、前記モード制御信号が動画表示モードの場合に前記書き込み周期高速化手段による書き込み周期高速化モードとされ、前記モード制御信号が静止画表示モードの場合に前記通常モードとされる。

【0037】

前記映像信号の1垂直同期信号周期がフレーム周期またはフィールド周期であってもよい。

また、本発明の表示装置の駆動方法は、複数の表示画素がマトリクス状に設けられ、前記各表示画素にスイッチ素子を介して映像信号が書き込まれるとともに、前記各表示画素が映像信号のN回の繰り返し書き込みを必要とする電圧依存容量変化特性を有するアクティブマトリクス型の表示装置において、前記スイッチ素子による各表示画素に映像信号を書き込むタイミングを、入力される映像信号の1垂直同期信号周期よりも早い周期とするとともに、必要とされる動画応答限度時間 T_{mov} に対して、各表示画素への映像信号の書き込み周期 T_{W1} が $T_{W1} \times N$ T_{mov} の範囲を満たし、さらに、前記映像信号の1垂直同期信号周期に対して $1/X$ ($X > 1$ であって、 $X = T_f \times N / T_{mov}$ 、ただし T_f は1垂直同期信号周期) 倍の周期で各表示画素に映像信号を書き込むことを特徴とする。

30

【0038】

以下に、本発明の作用について説明する。

40

【0039】

本発明にあっては、入力される映像信号の垂直同期信号周期よりも早い周期で各表示画素に映像信号を書き込むことにより、外部から入力される映像信号のフレーム周波数に制約されことなく表示画素の応答速度を早くして、動画等の高速応答に対応可能とする。さらに、入力される信号周期は従来と同じでよいので、装置の互換性を保つことができる。

【0040】

なお、「垂直同期信号周期」とは、映像信号の概ね一画面が切り替わる周期であり、パーソナルコンピュータの信号のようなノンインターレースの信号であれば「フレーム周期」であり、テレビジョンの信号 (NTSC 信号等) のようなインターレースの信号であれば「フィールド周期 (2フィールド = 1フレーム)」が含まれる。

50

【0041】

例えば、液晶表示セル等のように電圧依存容量変化特性を有する表示画素では、TFT等のスイッチ素子を介して黒レベル電圧を1回書き込んでも、液晶表示セルの容量により保持期間中に電圧降下が生じる。このため、複数回の書き込みを行うことにより初めて目的電圧が保持可能となって黒表示が得られ、応答速度が低下する。よって、後述する実施形態1～実施形態6に示すように、例えば表示の応答のため、すなわち、映像信号書き込み後の保持期間に目的電圧を保持するために必要とされる繰り返し書き込みN回、および必要とされる応答限度時間 T_{mov} に対して、各表示画素の書き込み周期 T_{W1} が $T_{W1} \times N = T_{mov}$ の範囲を満たすように書き込み周期を高速化する。

【0042】

ところで、外部から入力される映像信号の垂直同期信号周波数（フレーム周波数またはフィールド周波数）によっては、その垂直同期信号周期（フレーム周期またはフィールド周期）で各表示画素に映像信号を書き込んでも十分な動画表示が得られる場合がある。よって、後述する実施形態5に示すように、入力される映像信号の垂直同期信号周期（フレーム周期またはフィールド周期）に応じて、垂直同期信号周期（フレーム周期またはフィールド周期）よりも早い周期で各表示画素に映像信号を書き込むか、または垂直同期信号周期（フレーム周期またはフィールド周期）と同じ周期で各表示画素に映像信号を書き込むかを切り替え可能としてもよい。この場合、垂直同期信号周期（フレーム周期またはフィールド周期）よりも早い周期で各表示画素に映像信号を書き込むための動作を休止して低消費電力化を図ることができる。

【0043】

或いは、後述する実施形態6に示すように、入力されるモード制御信号に応じて、垂直同期信号周期（フレーム周期またはフィールド周期）よりも早い周期で各表示画素に映像信号を書き込むモード、または垂直同期信号周期（フレーム周期またはフィールド周期）と同じ周期で各表示画素に映像信号を書き込むモードを切り替え可能としてもよい。この場合、フレームメモリやその制御回路等の電力消費が大きい駆動系の動作を休止して、さらに低消費電力化を図ることができる。

【0044】

このように、入力される映像信号の垂直同期信号周期（フレーム周期またはフィールド周期）よりも早い周期で各表示画素に映像信号を書き込むためには、後述する実施形態2に示すように、垂直同期信号周期（フレーム周期またはフィールド周期）に対して任意の固定値 $1/X$ （ $X > 1$ ）倍の周期で各表示画素に映像信号を書き込んでもよい。

【0045】

或いは、映像信号の垂直同期信号周期（フレーム周期またはフィールド周期）に対して任意の可変値 $1/Y$ （ $Y > 1$ ）倍の周期で各表示画素に映像信号を書き込んでもよい。この場合、色々なタイミングで入力される映像信号に対応して電圧の書き込みを十分に行うことができる。

【0046】

或いは、映像信号の垂直同期信号周期（フレーム周期またはフィールド周期）とは関連しない固有の周期 Z で各表示画素に映像信号を書き込んでもよい。この場合、映像信号が色々なタイミングで入力されても、ユニットに固有の最適な書き込み周期で駆動可能となる。

【0047】

【発明の実施の形態】

以下に、本発明の実施の形態について説明する。

【0048】

上述したように、液晶は電圧依存容量変化特性を有しているため、白表示状態の液晶表示セルにTFTを介して黒レベル電圧を1回書き込んでも、目的電圧にはならず、複数回の書き込みを行って初めて目的電圧を保持して黒表示に到達することができる。

【0049】

この液晶表示セルを目的電圧が保持可能な状態までもっていくために必要な繰返し書き込み回数をNとすると、通常、この回数Nは3(～4回)である。言い換えれば、液晶表示セルは、急激な印加電圧の変化に対して3回の書き込みを繰返さなければならないことになる。

【0050】

従来の液晶表示装置において、液晶表示セルの書き込み周期は外部から入力される映像信号のフレーム周期と同期しており、その液晶表示セルの応答速度はフレーム周期×N程度必要となる。ここで、Nを3回とすると、大半の映像信号のフレーム周期は $17\text{ms} = 60\text{Hz}$ であるので、従来の液晶表示装置の応答速度Tsは $17\text{ms} \times 3 = 51\text{ms}$ になってしまう。

10

【0051】

本発明は、このような表示装置の応答速度を改善するために、表示画素への書き込み周期を映像信号の1垂直同期信号周期(フレーム周期またはフィールド周期)よりも早い周期とするものである。

【0052】

なお、本出願人は、特許番号1602422号において、ビデオ信号をメモリに格納し、上下に分割した液晶パネルに交互に出力することにより、液晶セルの再書き込み周期を早くした液晶表示装置の駆動方法を開示している。しかしながら、この先行技術は、液晶パネルのちらつき(フリッカ)を低減するためのものである。これに対して、本発明はアクティブマトリクス駆動方式液晶表示装置に特有の黒表示→白表示や白表示→黒表示時等における液晶セルの容量変化(電圧低下)に着目して、高速動画応答表示を改善するための技術であるので、目的が異なる。また、この先行技術は、パネルを上下に分割して、上部の1本目の走査線→下部の1本目の走査線→上部の2本目の走査線→下部の2本目の走査線・・・というように上下を交互に駆動して液晶セルの再書き込み周期を早くしているが、本発明ではこのような複雑な駆動を行っていない。

20

【0053】

また、特開平9-265073号公報には、STN(Super Twisted Nematic)液晶等のネマティック液晶素子において、ネマティック液晶の応答速度を早くするために、多数回の繰返し電圧印加を行うネマティック液晶の駆動方法が開示されている。この先行技術では、結果的に電圧印加周期を早くしていることになり、この点で本発明と共通している。しかしながら、この先行技術は、単にオン・オフ動作(積分/微分動作)の関係(時定数波形は立ち上がりが急で後は穏やか)により動作レスポンスに優れたオン動作を多数回数積算するためのものであり、1回目の書き込みでは目的電圧に到達していない。これに対して、本発明では毎回目的電圧に達していても、電圧書き込み後の保持期間に電圧が下がっていくということが問題であり、これを解決することが可能である。

30

【0054】

さらに、「ホールド型ディスプレイの表示方式と動画表示における画質」(平成10年8月28日、液晶学会第1回LDCフォーラム予稿集、NHK放送技術研究所、栗田泰一朗氏)には、デバイスを2倍またはそれ以上のフィールド周波数で走査する方法により動画の画質を改善できると記載されている。この先行技術は、書き込み周期を早くするという点で本発明と共通点がある。しかしながら、この先行技術では、シャッター効果と同様に視覚系で積分される画素の空間的範囲が狭くなり、ぼけが改善されると記載されている。これに対して、本発明は、アクティブマトリクス駆動方式液晶表示装置に特有の現象である、液晶セルに電圧を書き込んだ後の保持期間に生じる容量変化(電圧低下)に着目したものであり、異なる技術である。

40

【0055】

(実施形態1)

図1は実施形態1の表示装置の構成を示す図であり、図2は実施形態1の表示装置の信号波形および輝度変化を示す図である。

50

【 0 0 5 6 】

この表示装置は、図 1 に示すように、書き込み周期高速化回路 5 0 0 を備えており、この回路 5 0 0 によって外部から入力された映像信号を外部フレーム周期よりも早い周期で信号線駆動回路 2 0 0 に伝達する。また、タイミング制御回路 4 0 0 により、走査線駆動回路 3 0 0 から T F T を O N 状態にする V g h 電圧が出力される周期を外部フレーム周期よりも早い周期とする。

【 0 0 5 7 】

本実施形態においては、図 1 に示すように、タイミング制御回路 4 0 0 により走査タイミングを制御して書き込み周期を高速化している。このタイミング制御回路 4 0 0 は、例えば一般的な P L L 回路とロジックカウンタのような回路構成により実現することができ
10
る。なお、書き込み周期高速化回路 5 0 0 とタイミング制御回路 4 0 0 は連動しており、書き込み周期高速化回路 5 0 0 によりタイミング制御回路 4 0 0 による走査タイミングを高速化することも可能である。

【 0 0 5 8 】

これにより、各液晶表示セル（表示画素）1 への書き込み周期を高速化することができる。例えば図 2 に示すように、各液晶表示セル 1 には、外部フレーム周期（約 1 6 . 7 m s ）よりも早い周期 T W 1 （約 5 m s ）で毎回書き込みを行う。

【 0 0 5 9 】

まず、時間 t 1、t 2 において白表示である液晶表示セルに時間 t 3 で黒レベル電圧を書き込む。それに続く時間 t 4 では、従来の液晶表示装置と同様に、液晶の容量特性に依存
20
して電圧が下がるため、黒表示は得られない。その後、時間 t 5、t 7 と黒レベル電圧の書き込みを繰返して黒表示を行う。このときの表示装置の表示応答速度（T r _ L C D 1）は、上述した必要書き込み回数 N = 3 とすると、

液晶表示セル書き込み周期 × 必要書き込み回数 N = 5 m s × 3 = 1 5 m s

となり、動画応答限度時間 T m o v = 2 0 m s 程度よりも早くなる。

【 0 0 6 0 】

図 3 は、本実施形態の表示装置の表示応答速度（T r _ L C D 1）を従来の液晶表示装置の表示応答速度（T r _ L C D 2）と比較するための波形図である。図 3 の波形 1 1 は液晶材料自体の応答速度を示し、波形 1 2 は従来の液晶表示装置の応答速度を示し、波形 1 3 は本実施形態の表示装置の応答速度を示す。
30

【 0 0 6 1 】

この図 3 から、本実施形態の表示装置の応答速度は非常に早いことが分かる。

【 0 0 6 2 】

上記図 2 および図 3 では白表示から黒表示への表示応答を示したが、図 4 に示すように、黒表示から白表示でも同様である。図 4 の波形 1 4 は液晶材料自体の応答速度を示し、波形 1 5 は従来の液晶表示装置の応答速度を示し、波形 1 6 は本実施形態の表示装置の応答速度を示す。

【 0 0 6 3 】

このように、本実施形態の表示装置によれば、どのような輝度変化においても確実に応答速度が改善されるため、図 5（A）に示すように動画表示の評価を行っても、図 5（B）
40
に示すように動画輪郭のボケ等が生じず、非常に高品位の動画表示が可能となる。

【 0 0 6 4 】

本実施形態 1 において、書き込み周期高速化回路 5 0 0 は、例えば後述する実施形態 2 ~ 実施形態 6 に示すようなフレームメモリ 5 0 1、X 倍速読み出し制御回路 5 0 2、可変倍速読み出し制御回路 5 0 3、読み出し周期発生回路 5 0 5、読み出し制御回路 5 0 6、同期信号周期判断回路 5 0 7、映像信号切り換えスイッチ 5 0 8、モード制御信号 5 1 0 等により実現することができる。

【 0 0 6 5 】

（実施形態 2）

図 6 は実施形態 2 の表示装置の構成を示す図である。

10

20

30

40

50

【 0 0 6 6 】

この表示装置は、図 6 に示すように、フレームメモリ 5 0 1 を備えており、外部から与えられた映像信号を格納する。そして、X 倍速読み出し制御回路 5 0 2 によって、外部映像信号の同期信号のフレーム周期に対して液晶表示セルの書き込み周期が $1/X$ ($= 1/3$) 倍になるように読み出し制御信号を発生させ、フレームメモリ 5 0 1 の格納データを信号線駆動回路 2 0 0 に出力させる。また、タイミング制御回路 4 0 0 により、走査線駆動回路 3 0 0 から T F T を O N 状態にする V g h 電圧が出力される周期をそのフレーム周期の $1/X$ ($= 1/3$) 倍にさせる。本実施形態では、X 倍速読み出し制御回路 5 0 2 によってタイミング制御回路 4 0 0 による走査タイミングを制御して書き込み周期を高速化している。

10

【 0 0 6 7 】

このとき、液晶表示セルの書き込み周期はフレーム周期 T_f / X となり、表示装置の応答速度 T_LCD は、

$$T_LCD = (T_f / X) \times \text{必要書き込み回数 } N$$

となる。ここで、フレーム周期 $T_f = 17 \text{ ms}$ 、 $X = 3$ 、 $N = 3$ とすると、 $T_LCD = 17 \text{ ms}$ となり、表示装置の応答速度は動画応答限度時間 $T_{mov} = 20 \text{ ms}$ 程度よりも早くなる。このように、本実施形態によれば、動画表示でも問題のない高品位の表示装置が実現可能となる。

【 0 0 6 8 】

なお、本実施形態 2 において、X 倍速読み出し制御回路 5 0 2 は、例えば一般的な P L L (Phase Locked Loop) 回路等を利用して構成することができる。

20

【 0 0 6 9 】

(実施形態 3)

最近の映像機器の映像フォーマットは多種多様となっており、フレーム周波数は 60 Hz だけでなく、色々な周期のフレーム周波数が混在している。この様な映像信号を入力表示する表示装置において、上記実施形態 2 に示した映像信号の同期信号の固定倍で読み出し制御を行う回路を用いたのでは、不具合が生じる場合がある。

【 0 0 7 0 】

例えば、パーソナルコンピュータの高品位モードなどでは、フレーム周波数は 130 Hz (フレーム周期 7.7 ms) であり、実施形態 2 の表示装置の応答速度は、

30

$$T_LCD = (T_f / X) \times (\text{必要書き込み回数 } N) = 7.7 \text{ ms} \quad (X = 3, N = 3 \text{ の場合})$$

となり、動画応答限度時間 T_{mov} (20 ms 程度) よりも十分に早くなる。

【 0 0 7 1 】

しかし、液晶表示セルに電圧を書き込む時間は液晶表示セルの書き込み周期と比例しているので以下のような問題が生じる。例えば、実施形態 2 でフレーム周期が 60 Hz (17 ms)、液晶表示セルの書き込み周期が 180 Hz (5.6 ms)、液晶表示セルの電圧書き込み時間が $10 \mu\text{s}$ の場合に、フレーム周期が 130 Hz (7.7 ms) の映像信号が入力されると、液晶表示セルの書き込み周期は 390 Hz (2.6 ms)、液晶表示セルの電圧書き込み時間は $5 \mu\text{s}$ 以下となってしまう。その結果、表示画素に電圧の書き込みが十分に行われず、表示品位の低下を起こす場合がある。

40

【 0 0 7 2 】

そこで、本実施形態 3 では、図 7 に示すように、可変倍速読み出し制御回路 5 0 3 を設けて、入力される映像信号のフレーム周波数に応じて最適な液晶表示セルの書き込み周期を発生させる。

【 0 0 7 3 】

可変倍速読み出し制御回路 5 0 3 の可変倍速を X_1 とすると、本実施形態の表示装置の応答速度 T_LCD_3 は、

$$T_LCD_3 = (T_f / X_1) \times (\text{必要書き込み回数 } N) \quad (\text{動画応答限度時間 } T_{mov})$$

50

の範囲を満足すればよく、

$$X1 = \{ T_f \times (\text{必要書き込み回数 } N) \} / (\text{動画応答限度時間 } T_{mov})$$

となる。ここで、液晶表示セルの電圧書き込み時間を最大限に確保できるのは、

$$X1 = \{ T_f \times (\text{必要書き込み回数 } N) \} / (\text{動画応答限度時間 } T_{mov})$$

のときである。例えば、フレーム周期が 130 Hz (7.7 ms) の映像信号が入力されると、

$$X1 = \{ 7.7 \text{ ms} \times (\text{必要書き込み回数 } N = 3) \} / (\text{動画応答限度時間 } T_{mov} = 20 \text{ ms}) = 1.155$$

となる。

【0074】

よって、可変倍速読み出し制御回路 503 により、外部映像信号のフレーム周期に対して液晶表示セルの書き込み周期が 1.155 倍の周期になるように読み出し制御信号を発生させ、フレームメモリ 501 に格納された映像データを信号駆動回路 200 に出力させればよい。また、タイミング制御回路 400 により、走査線駆動回路 300 から TFT を ON 状態にする V_{gh} 電圧が出力される周期をそのフレーム周期の 1.155 倍にさせればよい。本実施形態では、可変倍速読み出し制御回路 503 によってタイミング制御回路 400 による走査タイミングを制御して書き込み周期を高速化している。

【0075】

これにより、動画対応が可能であり、さらに、液晶表示セルの電圧書き込み時間も十分に確保することができる。

【0076】

このように、本実施形態によれば、映像機器の多種多様な映像フォーマットに対応して表示装置の応答速度を改善し、動画表示等の表示でも問題ない高品位の表示装置が実現可能となる。

【0077】

なお、本実施形態 3 において、可変倍速読み出し制御回路 503 は、例えば一般的な PLL (Phase Locked Loop) 回路等のカウンタのカウント数を任意に可変させることにより、実現可能である。

【0078】

(実施形態 4)

実施形態 4 では、上記実施形態 3 と同様に、映像機器の多種多様な映像フォーマットに対応して応答速度を改善した表示装置について説明する。

【0079】

図 8 は実施形態 4 の表示装置の構成を示す図である。

【0080】

この表示装置は、図 8 に示すように、読み出し周期発生回路 505 を備えており、外部映像信号の同期信号とは関連なく映像信号の読み出しが行われる。

【0081】

上述したように、本発明において表示装置の応答速度 T は、

$$T = \text{液晶表示セル書き込み周期} \times \text{必要書き込み回数 } N$$

でほぼ決まる。そして、動画表示に対応するためには、

$$T = (\text{液晶表示セル書き込み周期}) \times (\text{必要書き込み回数 } N) \quad (\text{動画応答限度時間 } T_{mov}) \text{ とする。よって、}$$

$$(\text{液晶表示セル書き込み周期}) = (\text{動画応答限度時間 } T_{mov}) / (\text{必要書き込み回数 } N)$$

となる。ここで、液晶表示セル電圧書き込み時間を最大限に確保できるのは、

$$(\text{液晶表示セル書き込み周期}) = (\text{動画応答限度時間 } T_{mov}) / (\text{必要書き込み回数 } N)$$

のときである。例えば、必要書き込み回数 $N = 3$ 、動画応答限度時間 $T_{mov} = 20 \text{ ms}$ とすると、最適な液晶表示セル書き込み周期は 6.67 ms となる。

10

20

30

40

50

【 0 0 8 2 】

従って、読み出し周期発生回路 5 0 5 によって、外部から入力された映像信号のフレーム周期に関係なく、液晶表示セルの書き込み周期が最適な固有値（たとえば 6 . 6 7 m s ）になるように、読み出し周期を決定する。その読み出し周期に応じて、読み出し制御回路 5 0 6 から読み出し制御信号を発生させて、フレームメモリ 5 0 1 に格納された映像データを信号駆動回路 2 0 0 に出力すればよい。また、タイミング制御回路 4 0 0 により、走査線駆動回路 3 0 0 から T F T を O N 状態にする V g h 電圧が出力される周期を、同期信号のフレーム周期に関係無く、液晶表示セルの書き込み周期が最適な固有値（例えば 6 . 6 7 m s ）になるように設定すればよい。この場合、同期信号の周期に関係なく読み出し周期が決定されるので、液晶表示セル書き込み時間も外部映像信号のフレーム周波数に関係なく一定で安定している。

10

【 0 0 8 3 】

このように、本実施形態によれば、映像機器の多種多様な映像フォーマットに対応して表示装置の応答速度を改善し、動画表示等の表示でも問題ない高品位の表示装置が実現可能となる。

【 0 0 8 4 】

なお、本実施形態 4 において、読み出し周期発生回路 5 0 5 および読み出し制御回路 5 0 6 としては、例えば水晶発振器等を利用した任意の固定周期発生回路等が利用可能である。

【 0 0 8 5 】

（実施形態 5 ）

上述したように、近年の映像機器における映像フォーマットは多種多様となっているが、映像装置としてはどのような映像フォーマットにも対応し、且つ、各々の映像モードにおいても最適なパフォーマンスを確保する必要がある。このため、上記実施形態 3 および実施形態 4 では多種多様な映像フォーマットに対応して応答速度を改善した表示装置の例について説明した。

20

【 0 0 8 6 】

しかし、外部から入力される映像信号のフレーム周波数が 1 5 0 H z （ 6 . 6 6 m s ）などの高速フレーム周期である場合には、従来の液晶表示装置の駆動方法によっても十分な動画表示が得られる場合がある。

30

【 0 0 8 7 】

そこで、本実施形態 5 では、図 9 に示すように、外部映像信号のフレーム周波数を判断する同期信号周期判断回路 5 0 7 を設け、さらに、信号線駆動回路 2 0 0 に外部映像信号を直接出力させるスイッチ 5 0 8 a とフレームメモリ 5 0 1 から出力した映像信号を出力させるスイッチ 5 0 8 b とを有する映像信号切り換えスイッチ 5 0 8 を設けている。

【 0 0 8 8 】

上記実施形態 3 においては、最適な動作条件は、

$$X 1 = \{ T f \times (\text{必要書き込み回数 } N) \} / (\text{動画応答限度時間 } T m o v)$$

のときであると記述したが、例えばフレーム周期が 1 5 0 H z （ 6 . 7 m s ）の映像信号が入力された場合、

40

$$X 1 = \{ 6 . 7 m s \times (\text{必要書き込み回数 } N = 3) \} / (\text{動画応答限度時間 } T m o v = 2 0 m s) = 1$$

となり、外部フレーム周期とフレームメモリ 5 0 1 から読み出される映像信号の液晶表示セルへの書き込み周期が同じ周期となる。

【 0 0 8 9 】

このような映像信号が入力された場合、本実施形態では、同期信号周期判断回路 5 0 7 がフレームメモリ 5 0 1 を用いた液晶表示セルの書き込み周期倍速変換を不要と判断する。そして、スイッチ 5 0 8 b を切り離してスイッチ 5 0 8 a を接続し、外部映像信号の出力を直接、信号線駆動回路 2 0 0 に出力させる。また、タイミング制御回路 4 0 0 は、走査線駆動回路 3 0 0 からそのフレーム周期と同じ周期で T F T を O N 状態にする V g h 電圧

50

を出力させる。この場合、フレームメモリやその制御回路の動作を休止させることができるので、低消費電力化を図ることができる。

【0090】

一方、同期信号周期判断回路507が液晶表示セルの書き込み周期倍速変換を必要と判断した場合には、スイッチ508aを切り離してスイッチ508bを接続し、フレームメモリ501に格納された映像データを、入力された映像信号のフレーム周期よりも早い周期で信号線駆動回路200に出力する。また、タイミング制御回路400は、走査線駆動回路300からTFTをON状態にするVgh電圧を出力する周期を、実施形態2～実施形態4と同様にそのフレーム周期よりも早くする。

【0091】

本実施形態において、タイミング制御回路400は同期信号周期判断回路507によって切り替えられてもよく、X倍速＝1倍速として動作させてもよい。

【0092】

なお、本実施形態5において、同期信号周期判断回路507は、例えば一般的な周波数カウンタ等を利用して実現可能である。

【0093】

さらに、本実施形態5においては、実施形態2と同様なX倍速読み出し制御回路502を用いたが、実施形態3と同様な可変倍速読み出し制御回路503や実施形態4と同様な読み出し周期発生回路505および読み出し制御回路506を用いてもよい。

【0094】

(実施形態6)

近年、モバイル用のノートブック型パーソナルコンピュータにおいても、その性能は飛躍的に向上しており、場合によっては動画表示も頻繁に行われる。しかしながら、上記実施形態では、表示内容が動画表示および静止画表示に関わらず、フレームメモリ等の電力消費が大きい駆動系が動作してしまい、ノートブック型パーソナルコンピュータ等の携帯機器でのバッテリー供給時間が短くなって好ましくない。そこで、本実施形態では動画表示および静止画表示を切り替え可能な表示装置について説明する。

【0095】

図10は実施形態6の表示装置の構成を示す図である。

【0096】

この表示装置は、外部からのモード制御信号510として、動画表示モードの場合にはHが、静止画表示モードの場合にはLが供給される。

【0097】

動画表示モードでは、モード制御信号510としてHが供給されることにより、実施形態2～実施形態4と同様に、入力される映像信号をフレームメモリ501に格納し、液晶表示セルの書き込み周期を早くして動画表示等の表示でも問題が生じないようにスイッチ508aを切り離してスイッチ508bを接続し、格納された映像データを信号線駆動回路200に出力する。また、タイミング制御回路400は、走査線駆動回路300からTFTをON状態にするVgh電圧を出力する周期を、実施形態2～実施形態4と同様にそのフレーム周期よりも早くする。このとき、タイミング制御回路400もモード制御信号510によって通常タイミングモードまたはX倍速タイミングモード等に切り替えられる。

【0098】

一方、静止画表示モードでは、モード制御信号510としてLが供給されることにより、スイッチ508bを切り離してスイッチ508aを接続し、外部映像信号を直接、信号線駆動回路200に出力する。また、タイミング制御回路400は、走査線駆動回路300から同期信号のフレーム周期と同じ周期でTFTをON状態にするVgh電圧を出力させる。これにより、消費電力の大きいフレームメモリやその制御回路の動作を休止させて低消費電力化を図ることができる。

【0099】

このように、本実施形態によれば、動画表示モードでは応答速度を改善して高速応答でも

10

20

30

40

50

問題の無い高品位の表示が可能となると共に、携帯型機器でも問題の無い省電力化が可能となる。

【0100】

なお、本実施形態6においては、実施形態2と同様なX倍速読み出し制御回路502を用いたが、実施形態3と同様な可変倍速読み出し制御回路503や実施形態4と同様な読み出し周期発生回路505および読み出し制御回路506を用いてもよい。

【0101】

上記実施形態1～実施形態6においては、液晶材料の応答速度を理論式に記入していないが、これは、説明を簡略化するために、液晶の電圧依存容量変化特性による表示装置の応答速度が支配的である場合の近似式を示したためであり、使用する液晶材料によっては、10

【0102】

また、上記実施形態1～実施形態6では、外部から入力された映像信号を外部フレーム周期よりも早い周期で信号線駆動回路200に伝達し、また、タイミング制御回路400によって、走査線駆動回路300からTFTをON状態にするV_{gh}電圧が出力される周期をフレーム周期よりも高速化して、各液晶表示セル（表示画素）1に対して、1フレーム周期よりも早い周期で書き込みを行う例について説明したが、本発明は、TV信号等のように2フィールドで1フレームが構成される映像信号が入力される場合にも適用可能である。この場合には、外部から入力された映像信号を、外部からの1垂直同期信号周期（フィールド周期）よりも早い周期で信号線駆動回路200に伝達し、また、タイミング制御回路400によって、走査線駆動回路300からTFTをON状態にするV_{gh}電圧が出力される周期を1垂直同期信号周期よりも高速化する。これにより、各液晶表示セル（表示画素）1に対して、1垂直同期信号周期よりも早い周期で書き込みを行う。すなわち、書き込み周期をフレーム周期よりも速くする代わりに1垂直同期信号周期よりも速くする以外は、上記実施形態1～実施形態6と同様の回路構成および動作により実現することができる。20

【0103】

さらに、液晶表示装置の交流駆動には信号線の極性をフレーム毎に切り替えるフレーム反転駆動や、1水平信号毎に切り替えるライン反転駆動、画素毎に切り替えるドット反転駆動など多種多様な方法があるが、本発明はこれらの駆動方法に依存することなく、各々の駆動方法に有効であることは言うまでもない。30

【0104】

さらに、上記実施形態では、電圧無印加時に白表示（透過）、電圧印加時に黒表示（非透過）が得られる液晶モード（ノーマリホワイトモード）に関して説明したが、電圧無印加時に黒表示（非透過）、電圧印加時に白表示（透過）が得られる液晶モード（ノーマリブラックモード）についても本発明が適用可能であることは言うまでもない。

【0105】

さらに、表示パネルの構造としては、一方にTFTアレイ基板、他方に対向基板を設けた構造や、片側ガラス基板に金属層を用いて交互に「櫛の字」電極を形成して対向ガラス基板には共通電極を設けないIPS（In-plane Switching）等の構造が知られているが、本発明はこれら表示パネルの構造に依存するものではなく、各表示パネルについて有効であることは言うまでもない。40

【0106】

【発明の効果】

以上詳述したように、本発明によれば、液晶表示装置等のように材料の特性による表示画素の電圧依存容量変化特性を有する表示装置において、スイッチ素子を介して表示画素に映像信号を書き込む駆動方法により応答速度の低下が生じるのを、1垂直同期信号周期（フレーム周期またはフィールド周期）よりも早い周期で各表示画素に映像信号を書き込むことによって防ぐことができる。よって、動画表示等の高速応答表示を行っても輪郭がボケることが無く、高い表示品位の表示装置を実現することができ、本発明によって得られ50

る効果は極めて大きい。

【 0 1 0 7 】

また、本発明によれば、映像信号の書き込み周期を1垂直同期信号周期（フレーム周期またはフィールド周期）に対して任意の可変値Y倍とするか、または1垂直同期信号周期（フレーム周期またはフィールド周期）とは関連しない固有の周期Zとすることにより、映像機器の多種多様な映像フォーマットに対応して、表示装置の応答速度を最適化することができる。よって、動画表示等においても問題の無い高い表示品位の表示装置を実現することができる。

【 0 1 0 8 】

さらに、本発明によれば、外部から入力される映像信号の1垂直同期信号周期（フレーム周期またはフィールド周期）に応じて、または外部から入力されるモード制御信号に応じて、1垂直同期信号周期（フレーム周期またはフィールド周期）よりも早い周期で各表示画素に映像信号を書き込むか、または1垂直同期信号周期（フレーム周期またはフィールド周期）と同じ周期で各表示画素に映像信号を書き込むかを切り替え可能とすることができる。よって、動画表示等においても問題の無い高い表示品位が得られると共に、入力される映像信号に応じて低消費電力化を図ることができる。

【図面の簡単な説明】

【図1】実施形態1の表示装置の構成を示す図である。

【図2】実施形態1の表示装置について、信号波形、電圧変化および輝度変化を示す図である。

【図3】実施形態1の表示装置および従来の液晶表示装置について、白表示から黒表示への応答速度波形を示す図である。

【図4】実施形態1の表示装置および従来の液晶表示装置について、黒表示から白表示への応答速度波形を示す図である。

【図5】（A）および（B）は実施形態1の表示装置についての動画表示評価を説明するための図である。

【図6】実施形態2の表示装置の構成を示す図である。

【図7】実施形態3の表示装置の構成を示す図である。

【図8】実施形態4の表示装置の構成を示す図である。

【図9】実施形態5の表示装置の構成を示す図である。

【図10】実施形態6の表示装置の構成を示す図である。

【図11】従来の液晶表示装置の構成を示す図である。

【図12】（A）および（B）は従来の液晶表示装置についての動画表示評価を説明するための図である。

【図13】（A）は白レベル電圧を印加したときの液晶表示セルの白表示状態のイメージを示す図であり、図13（B）は黒レベル電圧を印加したときの液晶表示セルの黒表示状態のイメージを示す図である。

【図14】液晶表示セルの電圧依存容量変化特性を示す図である。

【図15】従来の液晶表示装置について、信号波形、電圧変化および輝度変化を示す図である。

【符号の説明】

1 表示セル

10 液晶表示パネル

102 スイッチ素子

103 画素電極

200 信号線駆動回路

300 走査線駆動回路

400 タイミング制御回路

500 書き込み周期高速化回路

501 フレームメモリ

10

20

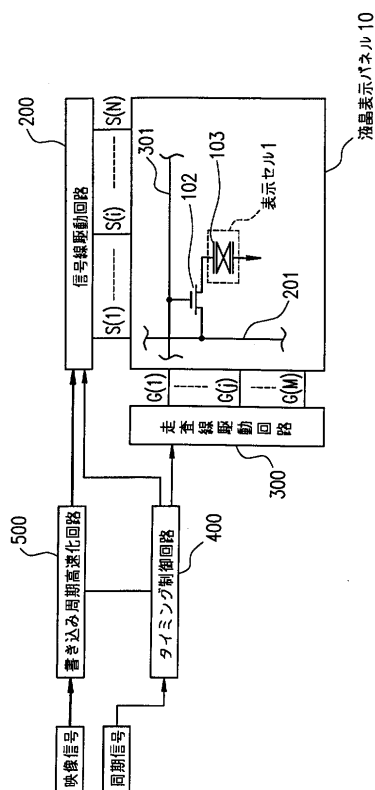
30

40

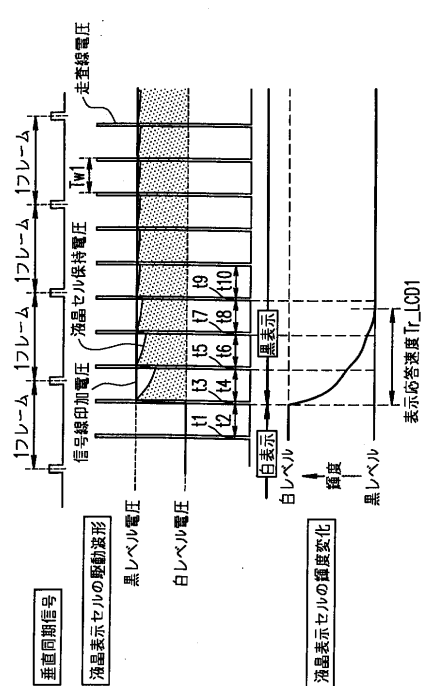
50

- 502 X倍速読み出し制御回路
- 503 可変倍速読み出し制御回路
- 505 読み出し周期発生回路
- 506 読み出し制御回路
- 507 同期信号周期判断回路
- 508 映像信号切り換えスイッチ
- 510 モード制御信号

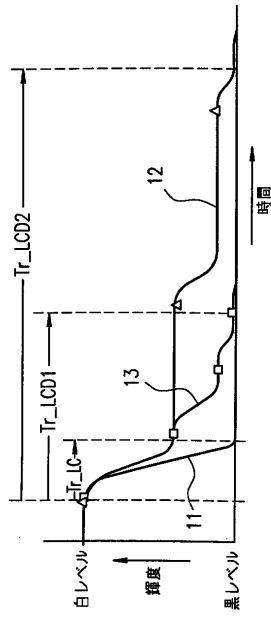
【図1】



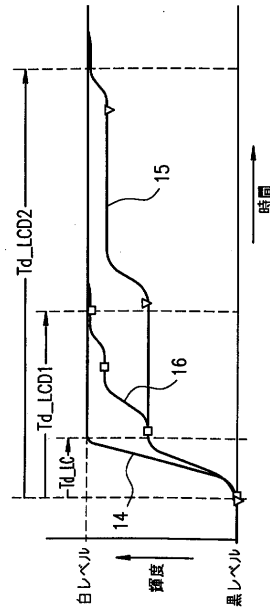
【図2】



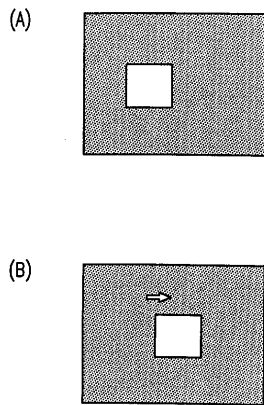
【図 3】



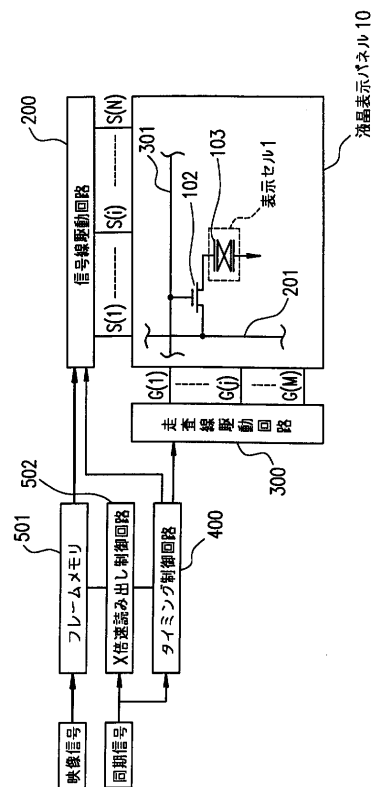
【図 4】



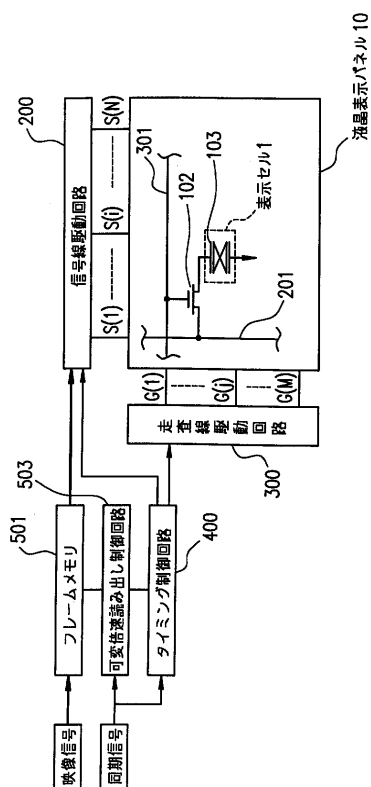
【図 5】



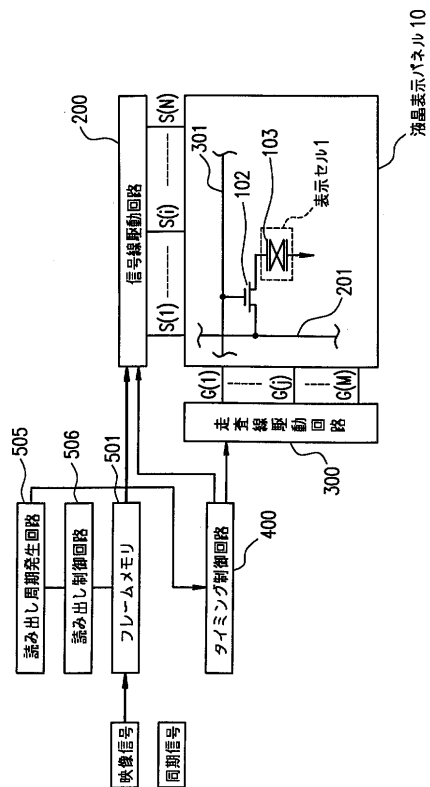
【図 6】



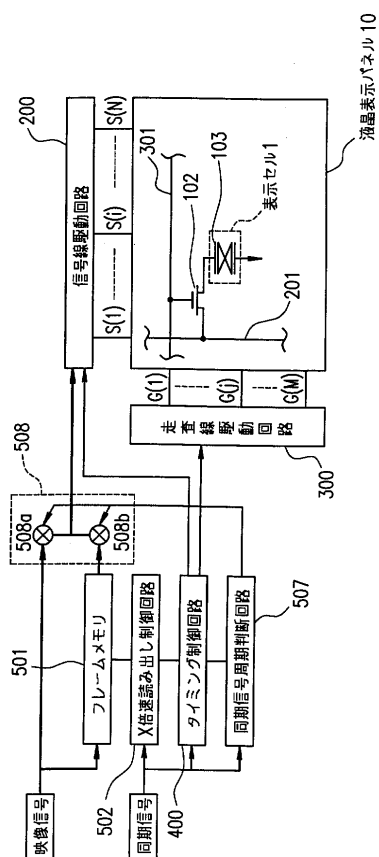
【圖 7】



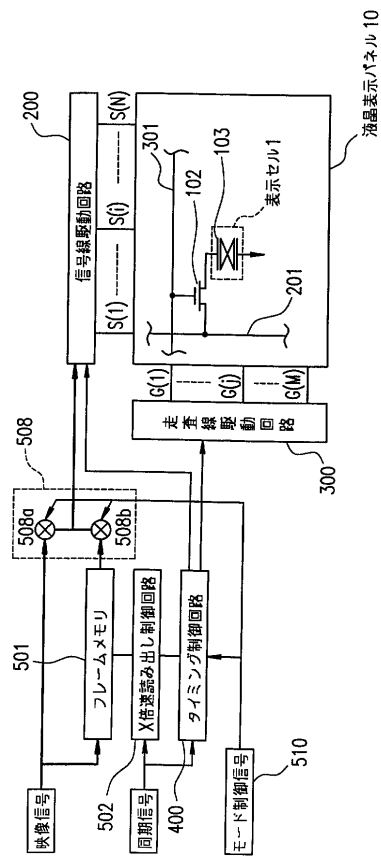
【图 8】



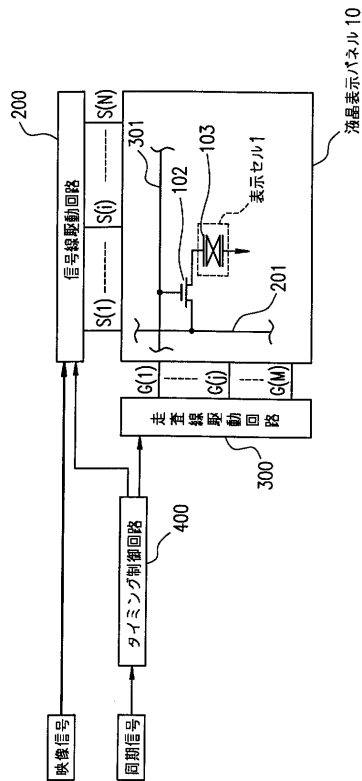
【圖 9】



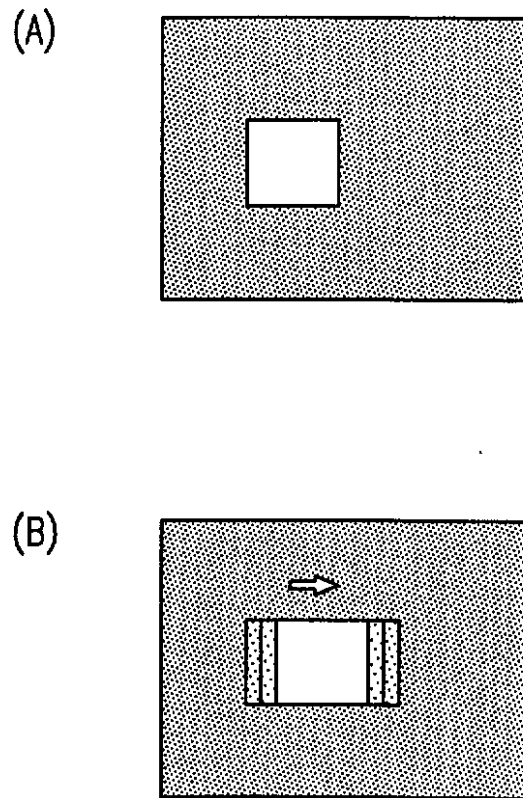
【 図 1 0 】



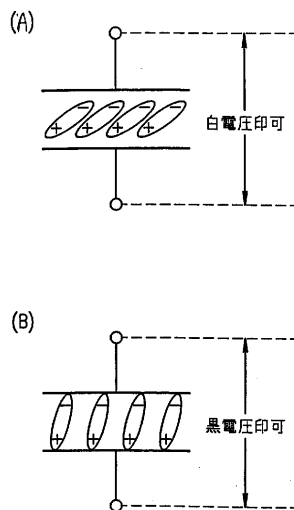
【図 1 1】



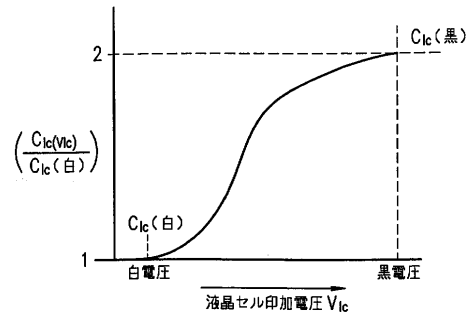
【図 1 2】



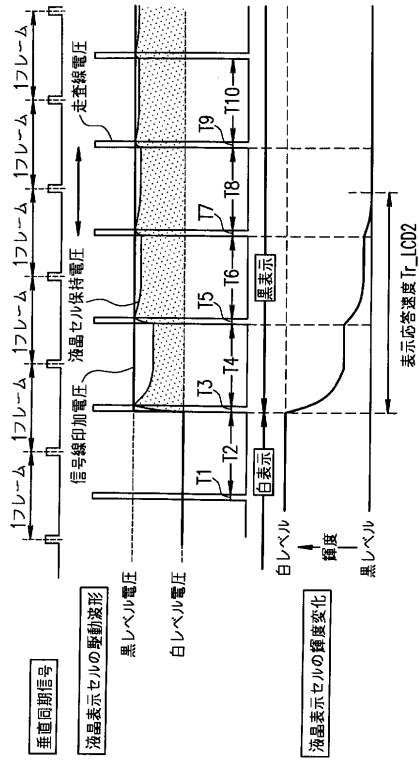
【図 1 3】



【図 1 4】



【図 15】



フロントページの続き

審査官 濱本 禎広

- (56)参考文献 特開平08-234161(JP,A)
特開平07-036413(JP,A)
特開平07-334141(JP,A)
特開平10-133176(JP,A)
特開平09-265073(JP,A)

- (58)調査した分野(Int.Cl.⁷, DB名)
G09G3/00-3/38
G02F1/133

专利名称(译)	显示装置及其驱动方法		
公开(公告)号	JP3644672B2	公开(公告)日	2005-05-11
申请号	JP2000161257	申请日	2000-05-30
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
当前申请(专利权)人(译)	夏普公司		
[标]发明人	柳俊洋 川口登史		
发明人	柳 俊洋 川口 登史		
IPC分类号	G02F1/133 G09G3/20 G09G3/36 G09G5/393 G09G5/395		
CPC分类号	G09G3/3648 G09G3/3611 G09G2320/0261 G09G2320/10 G09G2340/0435 G09G2360/18		
FI分类号	G09G3/36 G02F1/133.550 G09G3/20.621.A G09G3/20.660.V		
F-TERM分类号	2H093/NA16 2H093/NC16 2H093/NC34 2H093/ND10 2H093/ND23 2H093/ND34 2H093/ND39 2H093/NH18 2H193/ZA04 5C006/AC24 5C006/BB15 5C006/BB16 5C006/BC03 5C006/BC16 5C006/FA04 5C006/FA07 5C006/FA12 5C080/AA10 5C080/BB05 5C080/DD01 5C080/DD07 5C080/DD08 5C080/EE19 5C080/FF11 5C080/JJ01 5C080/JJ02 5C080/JJ04 5C080/JJ05		
优先权	1999196709 1999-07-09 JP		
其他公开文献	JP2001083947A		
外部链接	Espacenet		

摘要(译)

要解决的问题：为了防止由液晶等的电压依赖性电容变化引起的显示装置的响应速度的劣化，并且执行高质量的运动图像显示。在比输入视频信号的一个垂直同步信号周期（帧周期或场周期）早的周期将视频信号写入每个显示像素。例如，在需要向显示像素重复写入N次的情况下，每个显示像素的写入时段TW 1相对于所需响应限制时间Tmov满足 $TW 1 \times N \leq T_{mov}$ 的范围，提供。

【 图 2 】

