

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2007-155840

(P2007-155840A)

(43) 公開日 平成19年6月21日(2007.6.21)

(51) Int. Cl.	F I	テーマコード (参考)
G09G 3/36 (2006.01)	G09G 3/36	2H093
G09G 3/20 (2006.01)	G09G 3/20 641R	5C006
G02F 1/133 (2006.01)	G09G 3/20 650J	5C058
H04N 5/66 (2006.01)	G09G 3/20 612U	5C080
	G09G 3/20 621E	

審査請求 未請求 請求項の数 11 O L (全 15 頁) 最終頁に続く

(21) 出願番号 特願2005-347156 (P2005-347156)
 (22) 出願日 平成17年11月30日 (2005.11.30)

(71) 出願人 303018827
 NEC液晶テクノロジー株式会社
 神奈川県川崎市中原区下沼部1753番地
 (74) 代理人 100099830
 弁理士 西村 征生
 (72) 発明者 木村 裕昭
 神奈川県川崎市中原区下沼部1753番地
 NEC液晶テクノロジー株式会社内
 Fターム(参考) 2H093 NA51 ND04 ND06 ND60
 5C006 AA16 AF03 AF04 AF11 AF42
 AF43 AF44 AF45 AF47 AF71
 BB16 BF02 BF14 BF28 BF42
 FA12 FA29 FA47 FA54 FA56
 5C058 AA06 BA01 BA35

最終頁に続く

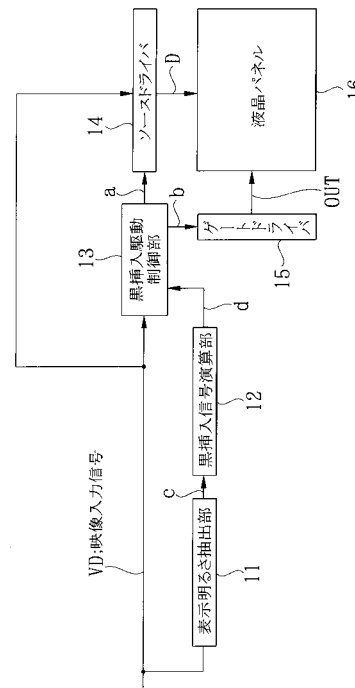
(54) 【発明の名称】 画像表示装置、該画像表示装置に用いられる駆動回路及び駆動方法

(57) 【要約】

【課題】 液晶パネルなどのホールド型の表示パネルで動画表示を行う場合の画質を改善する。

【解決手段】 映像入力信号VDに基づいて、表示明るさ抽出部11により、各表示画面の階調に対応した表示階調特徴量cが抽出される。表示明るさ抽出部11で抽出された表示階調特徴量cに基づいて、黒挿入信号演算部12により、黒画面の階調を設定するための黒挿入信号dが算出される。映像入力信号VDに基づいて、黒挿入駆動制御部13により、ソースドライバ14に制御信号aが送出されると共にゲートドライバ15に制御信号bが送出され、液晶パネル16に対して、黒挿入信号演算部12で算出された黒挿入信号dに基づいて、動画を構成する各表示画面の間に挿入される黒画面の階調が設定される。

【選択図】 図1



【特許請求の範囲】**【請求項 1】**

動画を構成するフレームと次のフレームとの間に黒フレームが挿入される画像表示装置であって、

前記動画を構成する各フレームの階調に基づいて、当該フレームの直後に挿入される前記黒フレームの階調を変化させる黒フレーム階調制御手段が設けられていることを特徴とする画像表示装置。

【請求項 2】

前記黒フレーム階調制御手段は、

前記動画を構成する各フレームの階調に対応した表示階調特徴量を抽出する表示階調特徴量抽出手段と、

前記表示階調特徴量に基づいて、前記黒フレームの階調を設定するための黒挿入信号を算出する黒挿入信号算出手段とから構成されていることを特徴とする請求項 1 記載の画像表示装置。

【請求項 3】

前記表示階調特徴量抽出手段は、

前記動画を構成する各フレームの 1 フレーム空間内で当該フレームの階調の頻度を検出することにより前記表示階調特徴量を抽出する構成とされ、

前記黒挿入信号算出手段は、

該表示階調特徴量に対応したレベルの前記黒挿入信号を算出する構成とされていることを特徴とする請求項 2 記載の画像表示装置。

【請求項 4】

前記黒挿入信号算出手段は、

前記表示階調特徴量抽出手段で抽出された前記表示階調特徴量に基づいて、当該フレームの階調の頻度が所定の閾値を超える最小の階調のレベルを検出し、所定数の前記フレームについて前記最小の階調のレベルを平滑化することにより前記黒挿入信号を算出する構成とされていることを特徴とする請求項 3 記載の画像表示装置。

【請求項 5】

前記黒フレーム階調制御手段は、

前記動画を構成する各フレームをマトリクス状の複数のブロックに区切り、当該フレームの前記各ブロックの階調に対応した表示階調特徴量を抽出する表示階調特徴量抽出手段と、

前記各表示階調特徴量に基づいて、前記黒フレームの階調を前記各ブロック毎に設定するための各ブロック黒挿入信号を算出し、かつ、前記各ブロック黒挿入信号を当該各ブロックの境界で空間補間することにより、前記黒フレームの階調を設定するための黒挿入信号を算出する黒挿入信号算出手段とから構成されていることを特徴とする請求項 1 記載の画像表示装置。

【請求項 6】

前記表示階調特徴量抽出手段は、

当該フレームの前記各ブロック毎の階調の頻度に基づいて前記表示階調特徴量を抽出する構成とされ、

前記黒挿入信号算出手段は、

前記表示階調特徴量に基づいて、当該フレームの各ブロックの階調の頻度が所定の閾値を超える最小の階調のレベルを検出し、所定数の前記フレームについて前記最小の階調のレベルを平滑化することにより前記黒挿入信号を算出する構成とされていることを特徴とする請求項 5 記載の画像表示装置。

【請求項 7】

前記黒フレーム階調制御手段は、

前記動画を構成する各フレームの 1 フレーム空間内で当該フレームを構成する各画素の輝度の平均値を検出することにより前記表示階調特徴量を抽出する表示階調特徴量抽出手

段と、

前記表示階調特徴量に基づいて、前記黒フレームの階調を設定するための黒挿入信号を算出する黒挿入信号算出手段とから構成されていることを特徴とする請求項 2 記載の画像表示装置。

【請求項 8】

前記黒挿入信号算出手段は、

前記表示階調特徴量抽出手段で抽出された前記表示階調特徴量に対して所定の変換を行うことにより前記黒挿入信号を算出する構成とされていることを特徴とする請求項 7 記載の画像表示装置。

【請求項 9】

前記黒フレーム階調制御手段は、

前記動画を構成する各フレームをマトリクス状の複数のブロックに区切り、当該フレームの前記各ブロックを構成する各画素の輝度の平均値を検出することにより前記表示階調特徴量を抽出する表示階調特徴量抽出手段と、

前記各表示階調特徴量に基づいて、前記黒フレームの階調を前記各ブロック毎に設定するための各ブロック黒挿入信号を算出し、かつ、前記各ブロック黒挿入信号を当該各ブロックの境界で空間補間することにより、前記黒フレームの階調を設定するための黒挿入信号を算出する黒挿入信号算出手段とから構成されていることを特徴とする請求項 5 記載の画像表示装置。

【請求項 10】

動画を構成するフレームと次のフレームとの間に黒フレームが挿入される画像表示装置に用いられ、

前記動画を構成する各フレームの階調に基づいて、当該フレームの直後に挿入される前記黒フレームの階調を変化させる黒フレーム階調制御手段を有することを特徴とする駆動回路。

【請求項 11】

動画を構成するフレームと次のフレームとの間に黒フレームが挿入される画像表示装置に用いられ、

前記動画を構成する各フレームの階調に基づいて、当該フレームの直後に挿入される前記黒フレームの階調を変化させることを特徴とする駆動方法。

【発明の詳細な説明】

【技術分野】

【0001】

この発明は、画像表示装置、該画像表示装置に用いられる駆動回路及び駆動方法に係り、特に、液晶パネルなどのように、現フレームが後続フレームに対応する表示データが供給されるまで保持されるホールド型の表示パネルで動画表示を行う場合に、連続する各フレームの間に黒フレームを挿入する黒挿入駆動が行われる画像表示装置、該画像表示装置に用いられる駆動回路及び駆動方法に関する。

【背景技術】

【0002】

液晶表示装置は、現フレームが後続フレームに対応する表示データが供給されるまで保持されるホールド型の構成となっている。このため、原理的にちらつきがなく、目に優しいということになっている。この場合、たとえばパソコンなど、主に静止画を表示する装置では、特に問題は発生しないが、液晶テレビなどのように動画を表示する装置では、現在の画像がユーザの意識の中に残ったまま次の画像が表示されるため、ユーザには残像として感じられる。一方、CRT (Cathode Ray Tube) 表示装置は、インパルス型と呼ばれる表示装置であり、一瞬強く発光した後、直ちに消えてしまい、次の表示が行われるまでは、何も表示されない。この動作が、たとえば毎秒 60 回の頻度で繰り返される。このように、前の表示が消えてから次の表示が行われるため、動画表示を行う場合でも、ユーザは残像を感じにくくなる。このため、液晶表示装置でも、動画表示を行う液晶テレビなど

10

20

30

40

50

では、インパルス型の表示に近付けるため、連続する各フレームの間に黒フレームを挿入することにより残像を減らす構成になっているものが製作されている。

【0003】

この種の液晶表示装置は、従来では、たとえば図11に示すように、黒挿入駆動制御部1と、ソースドライバ2と、ゲートドライバ3と、液晶パネル4とから構成されている。液晶パネル4は、図示しないデータ電極、走査電極及び液晶セルを有し、同走査電極に走査信号OUTが順次印加されると共に同データ電極に該当する画素データDが印加されることにより、同液晶セルに当該の画素データDが印加され、図示しないバックライトから与えられる光に対して表示画像に対応した変調を行う。ソースドライバ2は、黒挿入駆動制御部1からの制御信号aに基づいて、映像入力信号VDに対応する画素データDに応じた電圧を液晶パネル4の各データ電極に印加する。ゲートドライバ3は、黒挿入駆動制御部1からの制御信号bに基づいて、走査信号OUTを液晶パネル4の各走査電極に線順次に印加する。黒挿入駆動制御部1は、映像入力信号VDに基づいて、ソースドライバ2に制御信号aを送出すると共にゲートドライバ3に制御信号bを送出し、液晶パネル4に対して、連続する各フレームの間に階調レベルがたとえば0の黒フレームが一律に挿入される黒挿入駆動を行う。

10

【0004】

上記の液晶表示装置の他、従来、この種の技術としては、たとえば、次のような文献に記載されたものがある。

特許文献1に記載された液晶表示装置では、各フレーム毎にデータ画面と黒フレームとが通常の2倍速以上で交互に繰り返される。特に、隣接フレームにおける画像表示において、黒表示領域とデータ表示領域とが交互に入れ替わるように駆動される。これにより、動画表示の際、応答速度の速い部分と遅い部分が混在することによる画像歪と残像感が抑制される。

20

【0005】

非特許文献1に記載されたフレーム補間技術では、2枚の原画フレームに基づいて動き推定が行われ、補間フレームが作成されて1フレーム期間内に挿入される。このため、フレームは、明るさを維持しつつ残像が減少する。

【特許文献1】特開2003-186456号公報（要約書、図1）

【非特許文献1】伊藤 剛、「動画をより自然に表現するフレーム補間技術」、ホームページ「R&D最前線」、東芝レビュー、Vol.59、No.12（2004）

30

【発明の開示】

【発明が解決しようとする課題】

【0006】

しかしながら、上記従来の液晶表示装置では、次のような問題点があった。

すなわち、図11の液晶表示装置では、各フレームの階調に関わらず、黒フレームが一律に挿入されるため、動画表示時の残像が減少する効果は得られるが、各フレームの階調及びコントラストが低下するため、十分な動画改善効果が得られないという問題点がある。また、この場合、動画改善効果と、階調及びコントラストの向上とを両立させるためには、バックライトの輝度を大幅に増加させる必要があり、同バックライトの製作費用及び消費電力が増大するという問題点もある。

40

【0007】

また、特許文献1に記載された液晶表示装置は、データ画面と黒フレームとが通常の2倍速以上で交互に繰り返され、画像歪と残像感が抑制されるものであり、この発明と目的は類似しているが、構成が異なっている。

【0008】

非特許文献1に記載されたフレーム補間技術では、この発明と目的は類似しているが、動き推定を行うための装置が必要となるため、装置のハード構成が複雑になるという問題点がある。

【0009】

50

この発明は、上述の事情に鑑みてなされたもので、比較的簡単な構成で、動画改善効果、階調及びコントラストの向上効果が得られる画像表示装置を提供することを目的としている。

【課題を解決するための手段】

【0010】

上記課題を解決するために、請求項1記載の発明は、動画を構成するフレームと次のフレームとの間に黒フレームが挿入される画像表示装置に係り、前記動画を構成する各フレームの階調に基づいて、当該フレームの直後に挿入される前記黒フレームの階調を変化させる黒フレーム階調制御手段が設けられていることを特徴としている。

【0011】

請求項2記載の発明は、請求項1記載の画像表示装置に係り、前記黒フレーム階調制御手段は、前記動画を構成する各フレームの階調に対応した表示階調特徴量を抽出する表示階調特徴量抽出手段と、前記表示階調特徴量に基づいて、前記黒フレームの階調を設定するための黒挿入信号を算出する黒挿入信号算出手段とから構成されていることを特徴としている。

【0012】

請求項3記載の発明は、請求項2記載の画像表示装置に係り、前記表示階調特徴量抽出手段は、前記動画を構成する各フレームの1フレーム空間内で当該フレームの階調の頻度を検出することにより前記表示階調特徴量を抽出する構成とされ、前記黒挿入信号算出手段は、該表示階調特徴量に対応したレベルの前記黒挿入信号を算出する構成とされていることを特徴としている。

【0013】

請求項4記載の発明は、請求項3記載の画像表示装置に係り、前記黒挿入信号算出手段は、前記表示階調特徴量抽出手段で抽出された前記表示階調特徴量に基づいて、当該フレームの階調の頻度が所定の閾値を超える最小の階調のレベルを検出し、所定数の前記フレームについて前記最小の階調のレベルを平滑化することにより前記黒挿入信号を算出する構成とされていることを特徴としている。

【0014】

請求項5記載の発明は、請求項1記載の画像表示装置に係り、前記黒フレーム階調制御手段は、前記動画を構成する各フレームをマトリクス状の複数のブロックに区切り、当該フレームの前記各ブロックの階調に対応した表示階調特徴量を抽出する表示階調特徴量抽出手段と、前記各表示階調特徴量に基づいて、前記黒フレームの階調を前記各ブロック毎に設定するための各ブロック黒挿入信号を算出し、かつ、前記各ブロック黒挿入信号を当該各ブロックの境界で空間補間することにより、前記黒フレームの階調を設定するための黒挿入信号を算出する黒挿入信号算出手段とから構成されていることを特徴としている。

【0015】

請求項6記載の発明は、請求項5記載の画像表示装置に係り、前記表示階調特徴量抽出手段は、当該フレームの前記各ブロック毎の階調の頻度に基づいて前記表示階調特徴量を抽出する構成とされ、前記黒挿入信号算出手段は、前記表示階調特徴量に基づいて、当該フレームの各ブロックの階調の頻度が所定の閾値を超える最小の階調のレベルを検出し、所定数の前記フレームについて前記最小の階調のレベルを平滑化することにより前記黒挿入信号を算出する構成とされていることを特徴としている。

【0016】

請求項7記載の発明は、請求項2記載の画像表示装置に係り、前記黒フレーム階調制御手段は、前記動画を構成する各フレームの1フレーム空間内で当該フレームを構成する各画素の輝度の平均値を検出することにより前記表示階調特徴量を抽出する表示階調特徴量抽出手段と、前記表示階調特徴量に基づいて、前記黒フレームの階調を設定するための黒挿入信号を算出する黒挿入信号算出手段とから構成されていることを特徴としている。

【0017】

請求項8記載の発明は、請求項7記載の画像表示装置に係り、前記黒挿入信号算出手段

10

20

30

40

50

は、前記表示階調特徴量抽出手段で抽出された前記表示階調特徴量に対して所定の変換を行うことにより前記黒挿入信号を算出する構成とされていることを特徴としている。

【0018】

請求項9記載の発明は、請求項5記載の画像表示装置に係り、前記黒フレーム階調制御手段は、前記動画を構成する各フレームをマトリクス状の複数のブロックに区切り、当該フレームの前記各ブロックを構成する各画素の輝度の平均値を検出することにより前記表示階調特徴量を抽出する表示階調特徴量抽出手段と、前記各表示階調特徴量に基づいて、前記黒フレームの階調を前記各ブロック毎に設定するための各ブロック黒挿入信号を算出し、かつ、前記各ブロック黒挿入信号を当該各ブロックの境界で空間補間することにより、前記黒フレームの階調を設定するための黒挿入信号を算出する黒挿入信号算出手段とから構成されていることを特徴としている。

10

【0019】

請求項10記載の発明は、駆動回路に係り、動画を構成するフレームと次のフレームとの間に黒フレームが挿入される画像表示装置に用いられ、前記動画を構成する各フレームの階調に基づいて、当該フレームの直後に挿入される前記黒フレームの階調を変化させる黒フレーム階調制御手段を有することを特徴としている。

【0020】

請求項11記載の発明は、駆動方法に係り、動画を構成するフレームと次のフレームとの間に黒フレームが挿入される画像表示装置に用いられ、前記動画を構成する各フレームの階調に基づいて、当該フレームの直後に挿入される前記黒フレームの階調を変化させることを特徴としている。

20

【発明の効果】

【0021】

この発明の構成によれば、動画を構成する各フレームの階調に基づいて、当該フレームの直後に挿入される黒フレームの階調を変化させる黒フレーム階調制御手段が設けられているので、同フレームが明るい場合には同黒フレームが明るくなって中間調画面となり、同フレームが暗い場合には同黒フレームが暗くなり、黒挿入駆動による動画改善効果はそのままに、白輝度及びコントラストの低下を防止できる。

【発明を実施するための最良の形態】

【0022】

動画を構成する各フレームの階調に基づいて当該フレームの直後に挿入される黒フレームの階調が変化し、同フレームが明るい場合には同黒フレームが明るくなり、同フレームが暗い場合には同黒フレームが暗くなる画像表示装置を提供する。

30

【実施例1】

【0023】

図1は、この発明の第1の実施例である画像表示装置の要部の電気的構成を示すブロック図である。

この例の画像表示装置は、同図に示すように、液晶表示装置であり、表示明るさ抽出部11と、黒挿入信号演算部12と、黒挿入駆動制御部13と、ソースドライバ14と、ゲートドライバ15と、液晶パネル16とから構成されている。表示明るさ抽出部11は、映像入力信号VDに基づいて、動画を構成する各表示画面(フレーム)の階調に対応した表示階調特徴量cを抽出する。黒挿入信号演算部12は、表示明るさ抽出部11で抽出された表示階調特徴量cに基づいて黒画面(黒フレーム)の階調を設定するための黒挿入信号dを算出する。

40

【0024】

液晶パネル16は、図示しないデータ電極、走査電極及び液晶セルを有し、同走査電極に走査信号OUTが順次印加されると共に同データ電極に該当する画素データDが印加されることにより、同液晶セルに当該の画素データDが印加され、図示しないバックライトから与えられる光に対して表示画像に対応した変調を行い、現フレームが後続フレームに対応する表示データが供給されるまで保持される。ソースドライバ14は、黒挿入駆動制

50

御部 13 からの制御信号 a に基づいて、映像入力信号 V D に対応する画素データ D に応じた電圧を液晶パネル 16 の各データ電極に印加する。

【0025】

ゲートドライバ 15 は、黒挿入駆動制御部 13 からの制御信号 b に基づいて、走査信号 O U T を液晶パネル 16 の各走査電極に線順次に印加する。黒挿入駆動制御部 13 は、映像入力信号 V D に基づいて、ソースドライバ 14 に制御信号 a を送出すると共にゲートドライバ 15 に制御信号 b を送出し、液晶パネル 16 に対して、黒挿入信号演算部 12 で算出された黒挿入信号 d に基づいて、動画を構成する各表示画面の間に挿入される黒画面の階調を設定する。上記表示明るさ抽出部 11 及び黒挿入信号演算部 12 により、各表示画面の階調に基づいて当該表示画面の直後に挿入される黒画面の階調を変化させる黒画面階調制御手段が構成されている。また、上記表示明るさ抽出部 11、黒挿入信号演算部 12、黒挿入駆動制御部 13、ソースドライバ 14 及びゲートドライバ 15 により、駆動回路が構成されている。

10

【0026】

図 2 は、図 1 中の表示明るさ抽出部 11 及び黒挿入信号演算部 12 の要部の電氣的構成を示すブロック図である。

この表示明るさ抽出部 11 は、同図 2 に示すように、1 フレーム階調頻度検出部 11 a を有している。1 フレーム階調頻度検出部 11 a は、映像入力信号 V D に基づいて、各表示画面の 1 フレーム空間内で当該表示画面の階調の頻度を検出することにより表示階調特徴量 c を抽出する。この場合、頻度が検出される階調は、たとえば 1 階調おきや 16 階調おきなどに設定され、特に限定されない。

20

【0027】

また、黒挿入信号演算部 12 は、挿入信号演算部 12 a と、フレーム間時間平滑部 12 b とから構成されている。挿入信号演算部 12 a は、表示明るさ抽出部 11 の 1 フレーム階調頻度検出部 11 a で抽出された表示階調特徴量 c に基づいて、当該表示画面の階調の頻度が所定の閾値を超える最小の階調のレベル m を検出する。フレーム間時間平滑部 12 b は、所定数（たとえば、数フレーム～数 10 フレーム）の表示画面について最小の階調のレベル m を平滑化することにより黒挿入信号 d を算出する。この平滑化は、たとえばローパスフィルタや移動平均などを用いることにより、一般的な平滑化演算により行われる。

30

【0028】

図 3 は、表示明るさ抽出部 11 及び黒挿入信号演算部 12 の動作を説明する図、図 4 は、黒挿入駆動を説明する模式図、及び図 5 が、黒挿入及び中間調挿入での液晶パネルの応答と、人間の認識する動画応答との関係を表す図である。また、図 6 は、黒挿入及び中間調挿入での白輝度と黒輝度との関係を表す図であり、横軸には、映像に対する黒表示の時間割合である黒挿入率、及び、縦軸には、動画応答波形の立上がりの時間幅である動画応答時間及び同動画応答時間に対応する白輝度及び黒輝度がとられている。

これらの図を参照して、この例の液晶表示装置に用いられる駆動方法の処理内容について説明する。

この液晶表示装置では、動画を構成する各表示画面の階調に基づいて当該表示画面の直後に挿入される黒画面の階調が変化し、同表示画面が明るい場合には同黒画面が明るくなり、同表示画面が暗い場合には同黒画面が暗くなる。

40

【0029】

すなわち、映像入力信号 V D は、表示明るさ抽出部 11 の 1 フレーム階調頻度検出部 11 a により、各表示画面の 1 フレーム空間内で当該表示画面の階調の頻度が検出され、同 1 フレーム階調頻度検出部 11 a から表示階調特徴量 c が抽出される。この表示階調特徴量 c（すなわち、表示画面の階調の頻度）は、図 3（a）に示すように、表示画面が明るい場合、階調値が、たとえば 0 乃至 255 の間で比較的大きい領域に偏って分布する。表示階調特徴量 c は、黒挿入信号演算部 12 の挿入信号演算部 12 a により、当該表示画面の階調の頻度が所定の閾値を超える最小の階調のレベル m が検出される。この場合、検出

50

される最小の階調のレベル m は、やや明るい中間階調に対応する。このレベル m は、フレーム間時間平滑部 12 b により、所定数の表示画面について平滑化され、同フレーム間時間平滑部 12 b から中間階調に対応した黒挿入信号 d が出力される。

【0030】

一方、表示階調特徴量 c は、図 3 (b) に示すように、表示画面が暗い場合、階調値が、0 乃至 255 の間で比較的小さい領域に偏って分布する。この場合、挿入信号演算部 12 a により検出される最小の階調のレベル m は、暗い階調に対応する。このレベル m は、フレーム間時間平滑部 12 b により、所定数の表示画面について平滑化され、同フレーム間時間平滑部 12 b から階調値がほぼ 0 に対応した黒挿入信号 d が出力される。

【0031】

このように、動画を構成する各表示画面の明るさに基づいて黒挿入信号 d が連続的に算出されて黒挿入駆動が行われ、図 4 (a) に示すように、表示画面が明るい場合には中間調画面が挿入され、また、図 4 (b) に示すように、表示画面が暗い場合には黒画面が挿入される。また、明るい表示画面から暗い表示画面に変化した場合、及び暗い表示画面から明るい表示画面に変化した場合でも、そのときの表示画面の明るさに応じた黒挿入信号 d が算出されるため、同表示画面の明るさの変化に追従した黒挿入が行われる。

【0032】

ここで、液晶パネルのようなホールド型の表示パネルの表示画面に対して、人間は、追従視と視覚的積分効果（目の残像現象）により、液晶パネルの応答以上に動画のボケを感じてしまう。このボケ量は、液晶パネルの応答から近似的に解析され、図 5 に示すようになる。すなわち、液晶パネルの応答及び人間の認識する動画応答は、表示画面に黒画面を一定割合で挿入した場合は、図 5 (a) に示す波形のようになり、表示画面に中間調画面を一定割合で挿入した場合は、図 5 (b) に示す波形のようになる。図 5 (a), (b) 中の動画応答波形を比較すると、挿入される画面が黒画面から中間調画面に変わっても、これらの動画応答波形の立上がりにかかる時間は同じであり、動画ボケに対しては影響がないことがわかる。

【0033】

また、図 6 (a) に示すように、一般的な黒挿入の場合、黒挿入率が増加すると、動画応答時間が短くなり、動画ボケが改善されるが、これに伴い、白輝度が低下するため、動画ボケが十分には改善されない。また、図 6 (b) に示すように、中間調挿入の場合、動画応答時間は、図 6 (a) の一般的な黒挿入の場合と同じであるのに対し、白輝度は、挿入画面の明るさに比例して上昇する。このため、黒挿入に代えて中間調挿入を行うことにより、白輝度の低下が防止されることがわかる。一方、単に一律の中間調挿入を行うと、黒輝度の上昇により、コントラストが低下するため、この実施例では、表示画面が明るい場合には、中間調挿入を行うことにより白輝度を増加させ、また、表示画面が暗い場合には、黒挿入を行うことによりコントラストの低下を防止する。

【0034】

以上のように、この第 1 の実施例では、動画を構成する各表示画面の階調に基づいて当該表示画面の直後に挿入される黒画面の階調が変化し、同表示画面が明るい場合には同黒画面が明るくなって中間調画面となり、同表示画面が暗い場合には同黒画面が暗くなるので、黒挿入駆動による動画改善効果はそのままに、白輝度及びコントラストの低下が防止される。

【実施例 2】

【0035】

図 7 は、この発明の第 2 の実施例である液晶表示装置に用いられる駆動回路の要部の電氣的構成を示すブロック図であり、第 1 の実施例を示す図 2 中の要素と共通の要素には共通の符号が付されている。

この例の駆動回路は、同図 7 に示すように、表示明るさ抽出部 11 A と、黒挿入信号演算部 12 A とから構成され、図 1 中の表示明るさ抽出部 11 及び黒挿入信号演算部 12 に代えて設けられるものである。表示明るさ抽出部 11 A は、マトリクス階調頻度検出部 1

10

20

30

40

50

1 bを有している。マトリクス階調頻度検出部 1 1 bは、映像入力信号 V Dに基づいて、各表示画面をマトリクス状の複数のブロックに区切り、当該表示画面の同各ブロックの階調に対応した表示階調特徴量 cを同各ブロック毎に抽出する。特に、この実施例では、マトリクス階調頻度検出部 1 1 bは、当該フレームの各ブロック毎の階調の頻度に基づいて表示階調特徴量 cを抽出する。

【0036】

黒挿入信号演算部 1 2 Aは、挿入信号演算部 1 2 cと、フレーム間時間平滑部 1 2 dと、メモリ 1 2 eと、マトリクス間補間処理部 1 2 fとから構成されている。挿入信号演算部 1 2 cは、表示明るさ抽出部 1 1 Aのマトリクス階調頻度検出部 1 1 bで抽出された表示階調特徴量 cに基づいて、当該表示画面の各ブロックの階調の頻度が所定の閾値を超える最小の階調のレベル mを同各ブロック毎に検出する。フレーム間時間平滑部 1 2 dは、所定数（たとえば、数フレーム～数10フレーム）の表示画面について最小の階調のレベル mを平滑化することにより、黒画面の階調を各ブロック毎に設定するためのブロック黒挿入信号 gを算出する。メモリ 1 2 eは、ブロック黒挿入信号 gを各ブロック毎に保存する。マトリクス間補間処理部 1 2 fは、メモリ 1 2 eに保存されているブロック黒挿入信号 gをブロック黒挿入信号 hとして読み出し、同ブロック黒挿入信号 hを当該各ブロックの境界で空間補間することにより、黒画面の階調を設定するための黒挿入信号 dを算出する。なお、この空間補間では、各ブロックの境界で変曲及び不連続とならないものが好ましいが、デバイスの能力やコストに応じて、一般的な線形補間や、各ブロック毎に一定の値とするなど、いかなる手法でも良い。

10

20

【0037】

図 8は、マトリクス状の複数のブロックに区切られた表示画面を表す模式図である。

この図を参照して、この例の液晶表示装置に用いられる駆動方法の処理内容について説明する。

この液晶表示装置では、映像入力信号 V Dは、表示明るさ抽出部 1 1のマトリクス階調頻度検出部 1 1 bにより、図 8に示すように、各表示画面がマトリクス状の $n \times m$ 個のブロックに区切られ、同マトリクス階調頻度検出部 1 1 bから当該表示画面の同各ブロックの階調に対応した表示階調特徴量 cが同各ブロック毎に抽出される。黒挿入信号演算部 1 2 Aでは、各ブロック毎の表示階調特徴量 cに基づいて黒画面の階調を同各ブロック毎に設定するための各ブロック黒挿入信号 gが各ブロック毎に算出され、かつ、同各ブロック黒挿入信号 gが当該各ブロックの境界で空間補間されて黒挿入信号 dが算出される。この黒挿入信号 dに基づいて、黒挿入駆動制御部 1 3により黒画面の階調が設定される。このため、表示画面の明るさが位置により偏りをもつ場合でも、この偏りに応じた黒挿入が行われ、それぞれの場所で黒画面の階調が適切に設定される。

30

【実施例 3】

【0038】

図 9は、この発明の第 3の実施例である液晶表示装置に用いられる駆動回路の要部の電氣的構成を示すブロック図である。

この例の駆動回路は、同図 9に示すように、表示明るさ抽出部 1 1 Bと、黒挿入信号演算部 1 2 Bとから構成され、図 1中の表示明るさ抽出部 1 1及び黒挿入信号演算部 1 2に代えて設けられるものである。表示明るさ抽出部 1 1 Bは、1フレーム空間平均部 1 1 cを有している。1フレーム空間平均部 1 1 cは、映像入力信号 V Dに基づいて、各表示画面の1フレーム空間内で当該表示画面を構成する各画素の輝度の平均値を検出することにより表示階調特徴量 cを抽出する。

40

【0039】

黒挿入信号演算部 1 2 Bは、挿入信号演算部 1 2 gと、フレーム間時間平滑部 1 2 hとから構成されている。挿入信号演算部 1 2 gは、表示明るさ抽出部 1 1 Bの1フレーム空間平均部 1 1 cで抽出された表示階調特徴量 cに対して所定の変換を行うことにより、1フレーム空間に対応した1フレーム黒挿入信号 uを算出する。なお、この変換は、表示階調特徴量 cと黒挿入信号 dとを結びつける所定の演算式や L U T (Look Up Table、ルッ

50

ク・アップ・テーブル)を用いるなど、いかなる手法でも良い。フレーム間時間平滑部 12 h は、所定数(たとえば、数フレーム~数10フレーム)の表示画面について1フレーム黒挿入信号 u を平滑化することにより黒挿入信号 d を算出する。

【0040】

この液晶表示装置では、表示明るさ抽出部 11 B の1フレーム空間平均部 11 c により、各表示画面の1フレーム空間内で当該表示画面を構成する各画素の輝度の平均値が検出されて表示階調特徴量 c として抽出され、同表示階調特徴量 c が挿入信号演算部 12 g で所定の変換が行われて1フレーム黒挿入信号 u が算出される。このため、比較的簡単な構成で第1の実施例と同様の利点を得られる。

【実施例4】

【0041】

図10は、この発明の第4の実施例である液晶表示装置に用いられる駆動回路の要部の電気的構成を示すブロック図である。

この例の駆動回路は、同図10に示すように、表示明るさ抽出部 11 C と、黒挿入信号演算部 12 C とから構成され、図1中の表示明るさ抽出部 11 及び黒挿入信号演算部 12 に代えて設けられるものである。表示明るさ抽出部 11 C は、マトリクス空間平均部 11 d を有している。マトリクス空間平均部 11 d は、映像入力信号 V D に基づいて、各表示画面をマトリクス状の複数のブロックに区切り、当該表示画面の同各ブロックを構成する各画素の輝度の平均値を検出することにより表示階調特徴量 c を抽出する。

【0042】

黒挿入信号演算部 12 C は、挿入信号演算部 12 j と、フレーム間時間平滑部 12 k と、メモリ 12 m と、マトリクス間補間処理部 12 n とから構成されている。挿入信号演算部 12 j は、表示明るさ抽出部 11 C のマトリクス空間平均部 11 d で抽出された表示階調特徴量 c に基づいて、当該表示画面の各ブロックを構成する各画素の輝度の平均値が所定の閾値を超える最小の階調のレベル p を同各ブロック毎に検出する。フレーム間時間平滑部 12 k は、所定数(たとえば、数フレーム~数10フレーム)の表示画面について最小の階調のレベル p を平滑化することにより、黒画面の階調を各ブロック毎に設定するためのブロック黒挿入信号 q を算出する。メモリ 12 m は、ブロック黒挿入信号 q を各ブロック毎に保存する。マトリクス間補間処理部 12 n は、メモリ 12 m に保存されているブロック黒挿入信号 q をブロック黒挿入信号 r として読み出し、同ブロック黒挿入信号 r を当該各ブロックの境界で空間補間することにより、黒画面の階調を設定するための黒挿入信号 d を算出する。

【0043】

この液晶表示装置では、映像入力信号 V D は、表示明るさ抽出部 11 C のマトリクス空間平均部 11 d により、上記第2の実施例の図8と同様に、各表示画面がマトリクス状の $n \times m$ 個のブロックに区切られ、同マトリクス空間平均部 11 d から当該表示画面の同各ブロックを構成する各画素の輝度の平均値に対応した表示階調特徴量 c が同各ブロック毎に抽出される。黒挿入信号演算部 12 C では、各ブロック毎の表示階調特徴量 c に基づいて黒画面の階調を同各ブロック毎に設定するための各ブロック黒挿入信号 q が各ブロック毎に算出され、かつ、同各ブロック黒挿入信号 q が当該各ブロックの境界で空間補間されて黒挿入信号 d が算出される。この黒挿入信号 d に基づいて、黒挿入駆動制御部 13 により黒画面の階調が設定される。このため、第2の実施例と同様に、表示画面の明るさが位置により偏りをもつ場合でも、この偏りに応じた黒挿入が行われ、それぞれの場所で黒画面の階調が適切に設定される。

【産業上の利用可能性】

【0044】

この発明は、現フレームが後続フレームに対応する表示データが供給されるまで保持されるホールド型の表示パネルで動画表示を行う画像表示装置全般に適用できる。

【図面の簡単な説明】

【0045】

10

20

30

40

50

【図 1】この発明の第 1 の実施例である画像表示装置の要部の電氣的構成を示すブロック図である。

【図 2】図 1 中の表示明るさ抽出部 1 1 及び黒挿入信号演算部 1 2 の要部の電氣的構成を示すブロック図である。

【図 3】表示明るさ抽出部 1 1 及び黒挿入信号演算部 1 2 の動作を説明する図である。

【図 4】黒挿入駆動を説明する模式図である。

【図 5】黒挿入及び中間調挿入での液晶パネルの応答と、人間の認識する動画応答との関係を表す図である。

【図 6】黒挿入及び中間調挿入での白輝度と黒輝度との関係を表す図である。

【図 7】この発明の第 2 の実施例である液晶表示装置に用いられる駆動回路の要部の電氣的構成を示すブロック図である。 10

【図 8】マトリクス状の複数のブロックに区切られた表示画面を表す模式図である。

【図 9】この発明の第 3 の実施例である液晶表示装置に用いられる駆動回路の要部の電氣的構成を示すブロック図である。

【図 10】この発明の第 4 の実施例である液晶表示装置に用いられる駆動回路の要部の電氣的構成を示すブロック図である。

【図 11】従来の液晶表示装置の要部の電氣的構成を示す図である。

【符号の説明】

【0046】

1 1 , 1 1 A , 1 1 B , 1 1 C 表示明るさ抽出部 (黒フレーム階調制御手段の一部) 20

1 1 a 1 フレーム階調頻度検出部 (表示階調特徴量抽出手段)

1 1 b マトリクス階調頻度検出部 (表示階調特徴量抽出手段)

1 1 c 1 フレーム空間平均部 (表示階調特徴量抽出手段)

1 1 d マトリクス空間平均部 (表示階調特徴量抽出手段)

1 2 , 1 2 A , 1 2 B , 1 2 C 黒挿入信号演算部 (黒挿入信号算出手段)

1 2 a 挿入信号演算部 (黒挿入信号算出手段の一部)

1 2 b フレーム間時間平滑部 (黒挿入信号算出手段の一部)

1 2 c 挿入信号演算部 (黒挿入信号算出手段の一部)

1 2 d フレーム間時間平滑部 (黒挿入信号算出手段の一部) 30

1 2 e メモリ (黒挿入信号算出手段の一部)

1 2 f マトリクス間補間処理部 (黒挿入信号算出手段の一部)

1 2 g 挿入信号演算部 (黒挿入信号算出手段の一部)

1 2 h フレーム間時間平滑部 (黒挿入信号算出手段の一部)

1 2 j 挿入信号演算部 (黒挿入信号算出手段の一部)

1 2 k フレーム間時間平滑部 (黒挿入信号算出手段の一部)

1 2 m メモリ

1 2 n マトリクス間補間処理部 (黒挿入信号算出手段の一部)

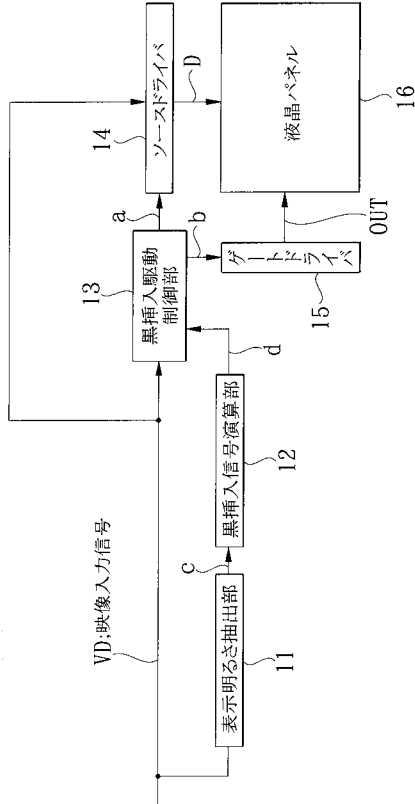
1 3 黒挿入駆動制御部 (画像表示装置の一部)

1 4 ソースドライバ (画像表示装置の一部) 40

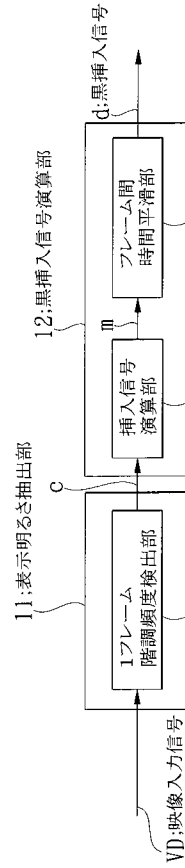
1 5 ゲートドライバ (画像表示装置の一部)

1 6 液晶パネル (表示パネル、画像表示装置の一部)

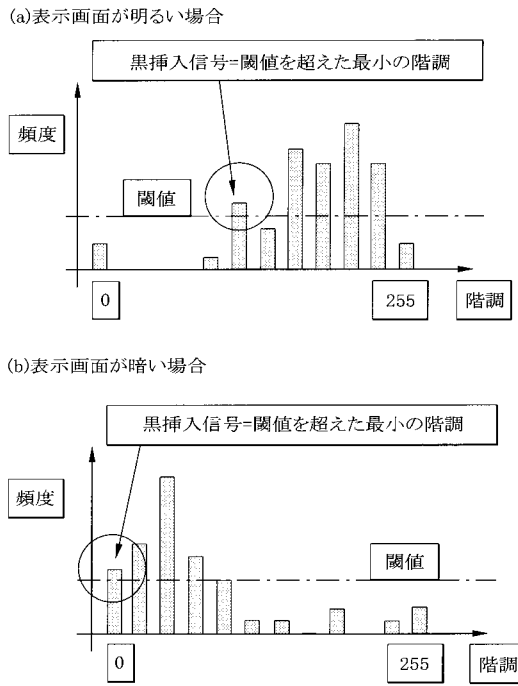
【 図 1 】



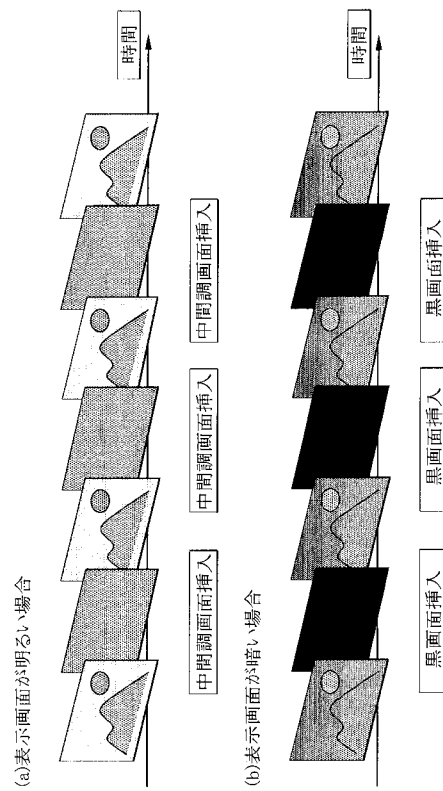
【 図 2 】



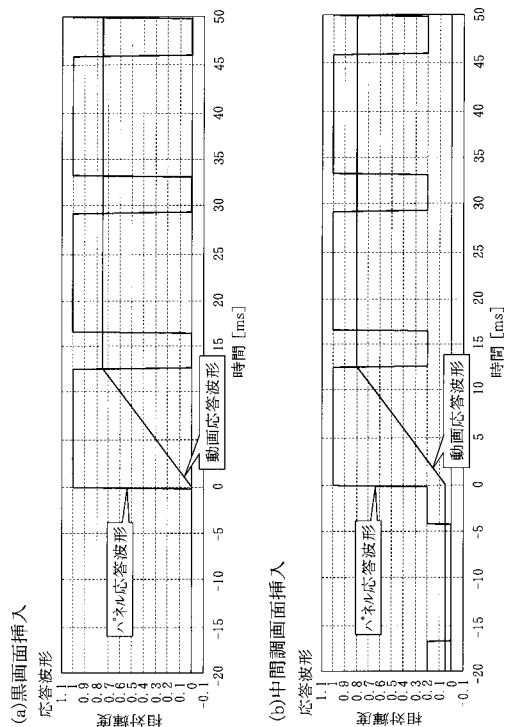
【 図 3 】



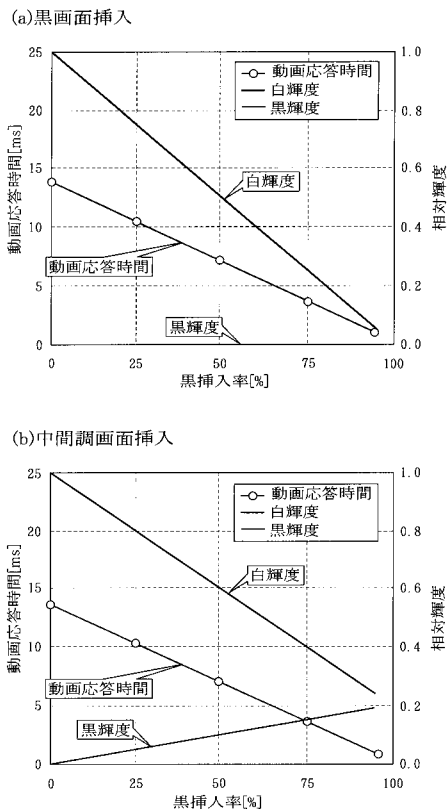
【 図 4 】



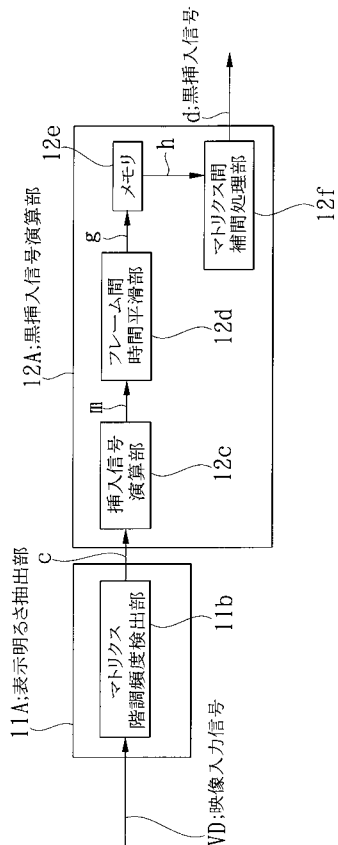
【 図 5 】



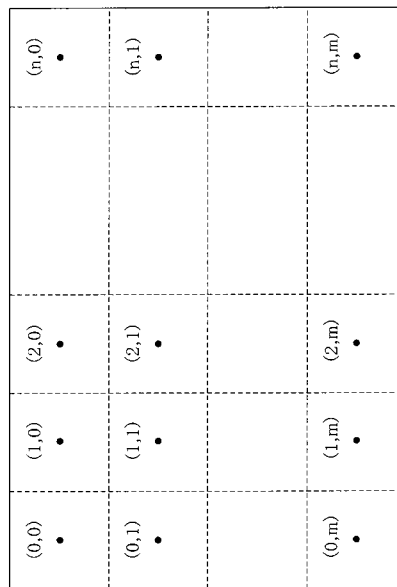
【 図 6 】



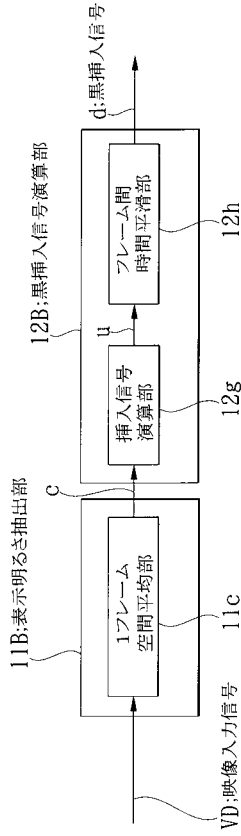
【 図 7 】



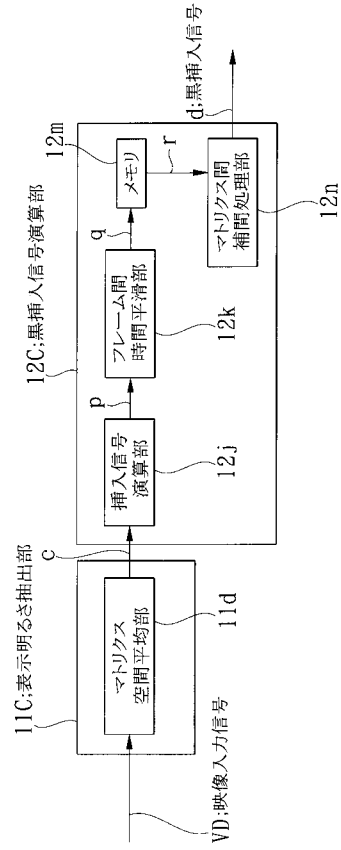
【 図 8 】



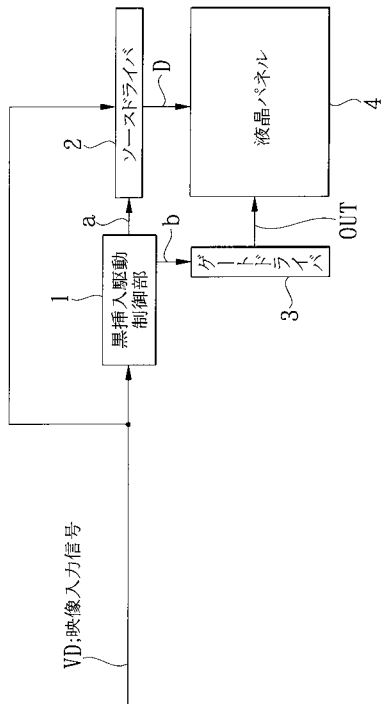
【 図 9 】



【 図 10 】



【 図 11 】



フロントページの続き

(51) Int.Cl.

F I

テーマコード(参考)

G 0 9 G	3/20	6 3 1 B
G 0 9 G	3/20	6 4 2 E
G 0 9 G	3/20	6 4 2 D
G 0 9 G	3/20	6 1 1 A
G 0 2 F	1/133	5 7 5
H 0 4 N	5/66	1 0 2 B

Fターム(参考) 5C080 AA10 BB05 DD02 DD08 DD26 DD27 EE19 EE26 EE28 EE29
FF11 GG12 GG13 GG15 GG17 JJ02 JJ04 JJ05 KK43

专利名称(译)	图像显示装置，驱动电路和图像显示装置中使用的驱动方法		
公开(公告)号	JP2007155840A	公开(公告)日	2007-06-21
申请号	JP2005347156	申请日	2005-11-30
[标]申请(专利权)人(译)	NEC液晶技术株式会社		
申请(专利权)人(译)	NEC LCD科技有限公司		
[标]发明人	木村裕昭		
发明人	木村 裕昭		
IPC分类号	G09G3/36 G09G3/20 G02F1/133 H04N5/66		
CPC分类号	G09G3/3648 G09G2310/0251 G09G2320/0257 G09G2320/0261 G09G2360/16		
FI分类号	G09G3/36 G09G3/20.641.R G09G3/20.650.J G09G3/20.612.U G09G3/20.621.E G09G3/20.631.B G09G3/20.642.E G09G3/20.642.D G09G3/20.611.A G02F1/133.575 H04N5/66.102.B G09G3/20.621.F		
F-TERM分类号	2H093/NA51 2H093/ND04 2H093/ND06 2H093/ND60 5C006/AA16 5C006/AF03 5C006/AF04 5C006/AF11 5C006/AF42 5C006/AF43 5C006/AF44 5C006/AF45 5C006/AF47 5C006/AF71 5C006/BB16 5C006/BF02 5C006/BF14 5C006/BF28 5C006/BF42 5C006/FA12 5C006/FA29 5C006/FA47 5C006/FA54 5C006/FA56 5C058/AA06 5C058/BA01 5C058/BA35 5C080/AA10 5C080/BB05 5C080/DD02 5C080/DD08 5C080/DD26 5C080/DD27 5C080/EE19 5C080/EE26 5C080/EE28 5C080/EE29 5C080/FF11 5C080/GG12 5C080/GG13 5C080/GG15 5C080/GG17 5C080/JJ02 5C080/JJ04 5C080/JJ05 5C080/KK43 2H193/ZD21 2H193/ZE02		
代理人(译)	西村 征生		
其他公开文献	JP5131509B2 JP2007155840A5		
外部链接	Espacenet		

摘要(译)

要解决的问题：当在诸如液晶面板的保持型显示面板上显示运动图像时，改善图像质量。解决方案：显示亮度提取部分11基于视频输入信号VD提取与每个显示图像的灰度对应的显示灰度特征值(c)。黑色插入信号算术运算部分12根据由显示亮度提取部分11提取的显示灰度特征值(c)计算用于设置黑色图像的灰度的黑色插入信号(d)。黑色插入驱动控制部分13基于视频输入信号VD将控制信号(a)，(b)分别发送到源极驱动器14和栅极驱动器15，并设置要在各个显示图像之间插入的黑色图像的灰度基于由黑色插入信号算术运算部分12计算的黑色插入信号(d)，在液晶面板16上构成运动图像。

