

(19) 日本国特許庁(JP)

再公表特許(A1)

(11) 国際公開番号

W02004/001491

発行日 平成17年10月20日 (2005.10.20)

(43) 国際公開日 平成15年12月31日 (2003.12.31)

(51) Int.Cl.⁷

G02F 1/13
G02F 1/133
G02F 1/1347
G09F 9/40
G09G 3/20

F 1

G02F 1/13 505
G02F 1/133 550
G02F 1/1347
G09F 9/40 303
G09G 3/20 612R

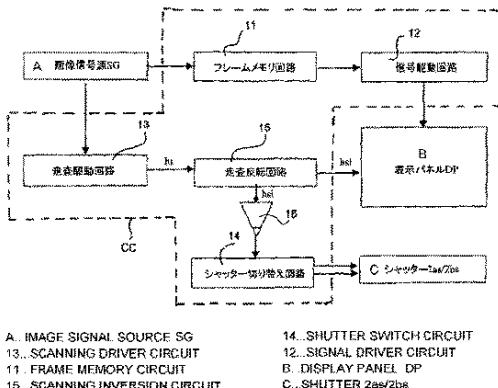
審査請求有 予備審査請求有 (全 21 頁) 最終頁に統ぐ

出願番号	特願2004-515492 (P2004-515492)	(71) 出願人	000005049
(21)国際出願番号	PCT/JP2003/007549	シャープ株式会社	
(22)国際出願日	平成15年6月13日 (2003.6.13)	大阪府大阪市阿倍野区長池町22番22号	
(31)優先権主張番号	特願2002-179931 (P2002-179931)	(74)代理人	100091096
(32)優先日	平成14年6月20日 (2002.6.20)	弁理士 平木 祐輔	
(33)優先権主張国	日本国 (JP)	(72)発明者	池田 博
(81)指定国	AP (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), EA (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OA (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW	大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内	

(54) 【発明の名称】表示装置

(57) 【要約】

表示装置は、透明基板上に透明表示素子を配列してなり、いずれの側からも表示画像の観察を可能とする表示パネルDPと、表示パネルDPを挟むよう配置された一对の液晶シャッター手段2a s、2b sと、表示されるべき画像の鏡像を1フレームおきに前記表示パネルに表示させる表示制御手段13、15と、この表示制御手段の動作と同期して、一对の液晶シャッター手段を、1フレーム走査毎に、同時に開くことがないよう開閉させる液晶シャッター制御手段であって、表示パネルDPの一方の側で鏡像が正規の画像として観察されるよう、一对の液晶シャッター手段を開閉させる液晶シャッター制御手段14とを具備することにより表示パネルに表示される画像情報を該表示パネルの表裏両面より同時に見ることができる。



【特許請求の範囲】**【請求項 1】**

いずれの側からも表示の観察が可能な表示パネルと、

前記表示パネルを挟むよう配置された一対の液晶シャッター手段と、

表示の鏡像を 1 フレームまたは 1 フィールドおきに前記表示パネルに表示させる表示制御手段と、

前記表示制御手段の動作と同期して、前記一対の液晶シャッター手段を、 1 フレーム走査毎または 1 フィールド走査毎に、同時に開くことがないよう開閉させる液晶シャッター制御手段であって、前記表示パネルの一方の側で前記鏡像が本来の表示として観察されるよう、前記一対の液晶シャッター手段を開閉させる液晶シャッター制御手段と、を具備することを特徴とする表示装置。10

【請求項 2】

請求の範囲第 1 項の表示装置であって、

前記表示制御手段が、前記表示パネルにおける水平走査の方向を 1 フレーム毎または 1 フィールド毎に反転させる走査反転回路を備え、

前記液晶シャッター制御手段が、前記走査反転回路の出力に応答して、前記一対の液晶シャッター手段の開閉を切り換え制御することを特徴とする表示装置。

【請求項 3】

一対の表示素子を 1 個の画素とする複数の画素からなり、いずれの側からも表示の観察が可能な表示パネルと、20

前記表示パネルを挟むよう配置された一対の液晶シャッター手段と、

前記一対の表示素子のうちの一方の表示素子の組による表示の鏡像が、前記一対の表示素子のうちの他方の表示素子の組によって表示されるよう、それぞれの前記表示素子を駆動する表示制御手段と、

前記表示制御手段の動作と同期して、前記一対の液晶シャッター手段を、 1 フレーム走査毎または 1 フィールド走査毎に、同時に開くことがないよう開閉させる液晶シャッター制御手段であって、前記表示パネルの一方の側で前記鏡像が本来の表示として観察されるよう、前記一対の液晶シャッター手段を開閉させる液晶シャッター制御手段と、を具備することを特徴とした表示装置。30

【請求項 4】

請求の範囲第 3 項の表示装置であって、前記表示制御手段が、前記一対の表示素子の一方の組と他方の組との間で、 1 水平走査毎に、前記鏡像を切り換え表示させることを特徴とする表示装置。

【請求項 5】

入力信号に基づいて表示を行う複数の画素を有し、選択した位置の画素により第 1 面と第 2 面との表裏両面からの表示が可能な表示パネルと、

前記第 1 面側と前記第 2 面側とにそれぞれ設けられ、 1 又は複数の画素毎に開閉が可能な第 1 シャッター手段及び第 2 シャッター手段と、

前記第 1 面側から観察した第 1 表示と前記第 2 面側から観察した第 2 表示とが同じ表示に見えるように表示制御を行う表示制御手段と、前記第 1 表示の際には前記第 2 シャッター手段により前記第 2 面側の表示画素を遮蔽するとともに、前記第 2 表示の際には前記第 1 シャッター手段により前記第 1 面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段と、を含む制御手段とを有する表示装置。40

【請求項 6】

前記表示制御手段は、前記第 1 表示と前記第 2 表示との表示期間の切り替えるとともに、前記シャッターを開にし前記第 1 面側又は前記第 2 面側のいずれか一方から前記第 1 表示と前記第 2 表示を見た場合に、前記第 1 表示と前記第 2 表示とが互いに略鏡像になる関係を有するように表示制御を行うことを特徴とする特許請求の範囲第 5 項に記載の表示装置50

。

【請求項 7】

前記第1表示と前記第2表示とが切り替えられる前記表示期間は、1フィールドまたは1フレームを単位とした単位走査期間であることを特徴とする特許請求の範囲第6項に記載の表示装置。

【請求項 8】

前記シャッター制御手段は、前記表示制御手段による前記表示期間の切り替え動作に同期させたシャッターの開閉制御を行うことを特徴とする特許請求の範囲第6項に記載の表示装置。

【請求項 9】

前記制御手段は、

前記入力信号に基づいて、データ信号を前記画素の走査単位毎に記憶する記憶回路と、前記走査単位毎の走査順序を反転させる走査反転回路と、

前記記憶回路に記憶された前記データ信号と前記走査反転回路から出力される反転走査信号とに基づいて、前記走査順序による第1表示と前記反転走査信号に基づく反転走査順序による第2表示とを異なるタイミングで行うためのデータ信号を前記表示パネルに出力する信号駆動回路と、

前記走査反転回路から出力される反転走査信号を反転する信号反転回路と、

該信号反転回路からの出力信号に基づいて前記第1シャッター手段と前記第2シャッター手段との開閉を制御するシャッター切換回路であって、前記信号駆動回路から出力される前記第1表示と前記第2表示とのいずれか一方を前記走査単位毎に択一的に表示させる際に、選択表示されなかつた方の表示面側を前記第1又は第2シャッター手段により択一的に遮蔽するシャッター切換回路と

を有することを特徴とする特許請求の範囲第5項に記載の表示装置。

【請求項 10】

前記第1及び第2のシャッター手段は、前記第1表示面と前記第2表示面とにそれぞれ対向して配置されている液晶パネルにより形成されていることを特徴とする特許請求の範囲第5項から第9項までのいずれかに記載の表示装置。

【請求項 11】

互いに近接して配置される第1及び第2の少なくとも2以上の表示素子を含む画素を複数有し、選択された位置における画素により第1表示面と第2表示面との表裏両面からの表示が可能な表示パネルと、

前記第1表示面側と前記第2表示面側とにそれぞれ設けられ、前記表示素子毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、

前記第1表示面側から観察した第1表示と前記第2表示面側から観察した第2表示とが同じ表示に見えるように表示制御を行う表示制御手段と、前記第1表示の際には前記第2シャッター手段により前記第2表示面側の表示画素を遮蔽するとともに、前記第2表示の際には前記第1シャッター手段により前記第1表示面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段と、を含む制御手段とを有する表示装置。

30

40

【請求項 12】

前記表示制御手段は、前記第1表示と前記第2表示との表示期間の切り替えるとともに、前記シャッターを開にし前記第1面側又は前記第2面側のいずれか一方から前記第1表示と前記第2表示を見た場合に、前記第1表示と前記第2表示とが互いに略鏡像になる関係を有するように表示制御を行うことを特徴とする特許請求の範囲第11項に記載の表示装置。

【請求項 13】

前記制御手段は、

前記入力信号に基づいて、データ信号を前記画素の走査単位毎に記憶する記憶回路と、

前記走査単位毎の走査順序により前記表示パネルへの走査駆動信号を与える走査駆動回

50

路と、

前記記憶回路に記憶された前記データ信号と前記走査駆動回路から出力される走査駆動信号とに基づいて、前記走査順序による第1画像表示と前記反転走査信号に基づく反転走査順序による第2画像表示とを異なるタイミングで行うための画像信号を前記表示パネルに出力するとともに、前記記憶回路から受け取った前記画像信号の出力順を走査順序毎に変更する信号駆動回路と、

前記走査反転回路から出力される反転走査信号を反転する信号反転回路と、

該信号反転回路からの出力信号に基づいて前記第1シャッター手段と前記第2シャッター手段との開閉を制御するシャッターカット換回路であって、前記信号駆動回路から出力される前記画像信号に基づく前記第1表示と前記第2表示とのいずれか一方を前記走査単位毎に選択的に表示させる際に、選択表示されなかった方の表示面側を前記第1又は第2シャッター手段により選択的に遮蔽するシャッターカット換回路と

を有することを特徴とする特許請求の範囲第7項又は第8項に記載の表示装置。

【請求項14】

前記第1及び第2のシャッター手段は、前記第1表示面と前記第2表示面とにそれぞれ対向して配置されている液晶パネルにより形成されていることを特徴とする特許請求の範囲第11項から第13項までのいずれか1項に記載の表示装置。

【請求項15】

入力信号に基づいて表示を行う複数の画素を有し、選択した位置の画素により第1面と第2面との表裏両面からの表示が可能な表示パネルと、

前記第1面側と前記第2面側とにそれぞれ設けられ、1又は複数の画素毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、

前記第1面側から観察した第1表示と前記第2面側から観察した前記第1表示とは異なる第2表示との表示制御を行う表示制御手段と、前記第1表示の際には前記第2シャッター手段により前記第2面側の表示画素を遮蔽するとともに、前記第2表示の際には前記第1シャッター手段により前記第1面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段と、を含む制御手段と
を有する表示装置。

【請求項16】

互いに近接して配置される第1及び第2の少なくとも2以上の表示素子を含む画素を複数有し、選択された位置における画素により第1表示面と第2表示面との表裏両面からの表示が可能な表示パネルと、

前記第1表示面側と前記第2表示面側とにそれぞれ設けられ、前記表示素子毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、

前記第1表示面側から観察した第1表示と前記第2表示面側から観察した前記第1表示とは異なる第2表示との表示制御を行う表示制御手段と、前記第1表示の際には前記第2シャッター手段により前記第2表示面側の表示画素を遮蔽するとともに、前記第2表示の際には前記第1シャッター手段により前記第1表示面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段と、を含む制御手段と
を有する表示装置。

【請求項17】

前記表示パネルと前記シャッター手段とが同じ回路により制御されることを特徴とする請求の範囲第5項から第16項までのいずれかに記載の表示装置。

【請求項18】

特許請求の範囲第5項から第17項までのいずれか1項に記載の表示装置を備えた端末装置。

【発明の詳細な説明】

【技術分野】

本発明は、表示パネルを表裏両面から同時に見ることができる表示技術に関する。

【背景技術】

10

20

30

40

50

文字情報や画像情報等を表示する表示装置において、表示装置の表示面側に向かっている人と表示面の裏側にいる人が互いに対面した状態で、表示装置に表示される情報をほぼ同時に共有して見たい場合がある。表示装置に表示される情報を共有するのが好ましい状況とは、例えば、顧客に対する保険契約の勧誘に際し、保険掛け金等のシミュレーション結果を説明したい場合や、表示装置を用いて商品説明やプレゼンテーションを行う場合などである。

このような目的に供する表示装置としては、例えば特開昭61-185853号公報に記載されたような扁平ブラウン管を用いた装置がある。また、特開平9-190158号公報には、背中合わせの一対の画像表示装置の夫々の表示面にシャッターを設けておき、画像表示装置を使用するか否かに応じてシャッターによる切り替えを行う技術が記載されている。¹⁰

【発明の開示】

しかしながら、上述したような従来の技術のうち扁平ブラウン管を用いている装置では、ブラウン管自体の重量を支える構造が必要になるため、表示装置そのものが大型となる。また、表示部がブラウン管であるため、液晶等を用いる表示パネルに比較して消費電力が大きくなるという問題もある。このような理由から、扁平ブラウン管を用いる表示装置は、特に、移動・携帯の目的には適さない。

また、特開平9-190158号公報に記載された一対の液晶表示装置を用いる技術では、特にカラー表示が必要な場合に、カラー表示に対応した液晶表示装置を2台使う必要があり、製造コストが高くなるという問題がある。²⁰

本発明は上記のような問題点を解決するために提案されたものであり、本発明の目的は、表示パネルに表示される画像を該表示パネルの表裏両面より同じように見ることができる表示装置を提供することにある。

上記の目的を達成するために、請求の範囲第1項の発明は、いずれの側からも表示の観察が可能な表示パネルと、前記表示パネルを挟むように配置された一対の液晶シャッター手段と、表示の鏡像を1フレームまたは1フィールドおきに前記表示パネルに表示させる表示制御手段と、前記表示制御手段の動作と同期して、前記一対の液晶シャッター手段を、1フレーム走査毎または1フィールド走査毎に、同時に開くことがないよう開閉させる液晶シャッター制御手段であって、前記表示パネルの一方の側で前記鏡像が本来の表示として観察されるよう、前記一対の液晶シャッター手段を開閉させる液晶シャッター制御手段と、を具備することを特徴とする表示装置を提供する。³⁰

請求の範囲第2項の発明は、前記表示制御手段に、前記表示パネルにおける水平走査の方向を1フレーム毎または1フィールド毎に反転させる走査反転回路を設け、前記液晶シャッター制御手段が、前記走査反転回路の出力に応答して、前記一対の液晶シャッター手段の開閉を切り換え制御するようにしたものである。

また、上記の目的を達成するため、請求の範囲第3項の発明は、一対の表示素子を1個の画素とする複数の画素からなり、いずれの側からも表示の観察が可能な表示パネルと、前記表示パネルを挟むよう配置された一対の液晶シャッター手段と、前記一対の表示素子のうちの一方の表示素子の組によって表示される画像の鏡像が、前記一対の表示素子のうちの他方の表示素子の組によって表示されるよう、それぞれの前記表示素子を駆動する表示制御手段と、前記表示制御手段の動作と同期して、前記一対の液晶シャッター手段を、1フレーム走査毎または1フィールド走査毎に、同時に開くことがないよう開閉させる液晶シャッター制御手段であって、前記表示パネルの一方の側で前記鏡像が本来の画像として観察されるよう、前記一対の液晶シャッター手段を開閉させる液晶シャッター制御手段と、を具備することを特徴とした表示装置を提供する。⁴⁰

請求の範囲第4項の発明は、前記表示制御手段が、前記一対の表示素子の一方の組と他方の組との間で、1水平走査毎に、前記鏡像を切り換え表示させることを特徴とするものである。

また、入力信号に基づいて表示を行う複数の画素を有し、選択した位置の画素により第1面と第2面との表裏両面からの表示が可能な表示パネルと、前記第1面側と前記第2面⁵⁰

側とにそれぞれ設けられ、1又は複数の画素毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、前記第1面側から観察した第1表示と前記第2面側から観察した第2表示とが同じ表示に見えるように表示制御を行う表示制御手段と、前記第1表示の際には前記第2シャッター手段により前記第2面側の表示画素を遮蔽するとともに、前記第2表示の際には前記第1シャッター手段により前記第1面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段と、を含む制御手段とを有する表示装置が提供される。

また、互いに近接して配置される第1及び第2の少なくとも2以上の表示素子を含む画素を複数有し、選択された位置における画素により第1表示面と第2表示面との表裏両面からの表示が可能な表示パネルと、前記第1表示面側と前記第2表示面側とにそれぞれ設けられ、前記表示素子毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、前記第1表示面側から観察した第1表示と前記第2表示面側から観察した第2表示とが同じ表示に見えるように表示制御を行う表示制御手段と、前記第1表示の際には前記第2シャッター手段により前記第2表示面側の表示画素を遮蔽するとともに、前記第2表示の際には前記第1シャッター手段により前記第1表示面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段と、を含む制御手段とを有する表示装置が提供される。

また、入力信号に基づいて表示を行う複数の画素を有し、選択した位置の画素により第1面と第2面との表裏両面からの表示が可能な表示パネルと、前記第1面側と前記第2面側とにそれぞれ設けられ、1又は複数の画素毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、前記第1面側から観察した第1表示と前記第2面側から観察した前記第1表示とは異なる第2表示との表示制御を行う表示制御手段と、前記第1表示の際には前記第2シャッター手段により前記第2面側の表示画素を遮蔽するとともに、前記第2表示の際には前記第1シャッター手段により前記第1面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段と、を含む制御手段とを有する表示装置が提供される。

また、互いに近接して配置される第1及び第2の少なくとも2以上の表示素子を含む画素を複数有し、選択された位置における画素により第1表示面と第2表示面との表裏両面からの表示が可能な表示パネルと、前記第1表示面側と前記第2表示面側とにそれぞれ設けられ、前記表示素子毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、前記第1表示面側から観察した第1表示と前記第2表示面側から観察した前記第1表示とは異なる第2表示との表示制御を行う表示制御手段と、前記第1表示の際には前記第2シャッター手段により前記第2表示面側の表示画素を遮蔽するとともに、前記第2表示の際には前記第1シャッター手段により前記第1表示面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段と、を含む制御手段とを有する表示装置が提供される。

【図面の簡単な説明】

第1図は、本発明の第1の実施の形態による表示装置に用いられる表示素子の構成例を示す断面図である。

第2図は、第1図の表示素子を用いた表示装置を駆動するための制御回路の構成例を示すブロック図である。

第3図(イ)、(ロ)、(ハ)及び(ニ)は、第2図に示す制御回路の動作を説明するためのタイミング図である。

第4図は、本発明の第2の実施の形態による表示装置を示す図であり、1個の画素を2個の表示素子で構成し、各表示素子を一対の液晶シャッターで挟む構成例である。

第5図は、本発明の第2の実施の形態による表示装置における表示パネルの具体的構成例を示す回路図である。

第6図は、第5図の表示パネルを用いた表示装置を駆動するための制御回路の構成例を示すブロック図である。

第7図は、(イ)及び(ロ)は、第6図に示す制御回路の動作を説明するためのタイミン

10

20

30

40

50

グ図である。

【発明を実施するための最良の形態】

第1図は、本発明の実施の形態による表示装置に用いることができる表示パネルであつて、光透過型有機エレクトロルミネッセンス素子（以下、「光透過型有機EL素子」と称する。）からなる表示素子DEとそれを挟む一対のスイッチとを有する表示部DDの構造を示す断面図である。図1に示すように、表示部DDは表示素子DEと、表示素子DDを挟む一対の液晶シャッター2as、2bsとを有しており、表示素子DEは、一対の透明基板1as、1bsのうちの一方の基板1as上に光透過型有機EL素子3を形成し、その光透過型有機EL素子3を他方の透明基板1bsで狭着した構造を有する。それぞれの透明基板1as、1bsの外面に、一対の液晶シャッター2as、2bsが取り付けられて一体化され、こうして1個の画素としての表示部DDが構成される。
10

公知の光透過型有機EL素子3は、一方の透明基板1as上に、例えば、透明陽電極層と、正孔輸送層と、発光層と、有機電子注入層と、透明陰電極層とを形成することにより形成でき、対をなす透明陽電極層と透明陰電極層との間に所定の電圧を印加することにより、透明陽電極層側及び透明陰電極層側から発光層の発光を取り出すことができる構造を有する。

一対の液晶シャッター2as、2bsのそれぞれは、例えばTN型液晶構造を有しており、捩れた状態の液晶を2枚の透明電極により挟持している。さらに、この液晶を挟持する2枚の透明電極を、偏光方向を直交させた2枚の偏光フィルタの間に挟んでいる。このように構成することにより、各液晶シャッターの2枚の透明電極間に逐一的に電圧を印加することにより、表示素子DEからの発光をA方向またはB方向のいずれか一方にのみ透過させて表示させることができる。
20

上記表示素子DEを画像表示に必要な数だけ縦および／または横にマトリックス状に整列配置することにより、2次元平面上にアクティブマトリックス型表示パネルDP（第2図参照）を構成することができる。

第2図は、第1図に示す表示素子DEを所望の数だけ平面状に配列した表示パネルDPと該表示パネルの動作を制御するための制御回路とを有する、本発明の第1の実施の形態による表示装置の構成例を示すブロック図である。尚、第2図においては、液晶シャッター2as、2bsは、それぞれ、表示素子DEに対応してオンオフが可能なように配置され、表示パネルDPを挟むように設けられた一対の液晶シャッター2as、2bsである
30

。 第2図に示すように、本発明の第1の実施の形態による表示装置は、画像信号源SGからの画像信号を受け取る制御回路CCと、この制御回路CCにより制御される表示パネルDP及び複数対の液晶シャッター2as、2bsを備えている。以下、第2図および第3図を参照して、第1図に示す表示パネルDPに画像信号を表示させるための制御回路CCの動作について、表示パネルDPと複数対の液晶シャッター2as、2bsとの関係を中心に説明する。第2図に示すように、制御回路CCは、フレームメモリ回路11と、信号駆動回路12と、走査駆動回路13と、シャッター切り換え回路14と、走査反転回路15と、インバータ16とを備え、フレームメモリ回路11及び走査駆動回路13の入力は画像信号源SGの出力と接続され、また、シャッター切り換え回路14の出力は液晶シャッター2as、2bsと接続され、走査反転回路15の出力は表示パネルDPと接続される。
40

第2図において、画像信号源SGからフレーム毎に出力された画像信号は、フレームメモリ回路11に取り込まれる。また、画像信号源SGはそのフレーム信号を走査駆動回路13に供給する。走査駆動回路13は、画像信号源SGからのフレーム信号に同期して、表示パネルDPに関する水平方向走査信号hsを発生する。走査駆動回路13からの水平方向走査信号hsは走査反転回路15に与えられ、走査反転回路15において1フレーム毎に走査方向を反転し表示パネルDPを駆動する水平方向走査反転信号hs_iを生成する
。

一方、フレームメモリ回路11から読み出された画像信号は、信号駆動回路12におい
50

て信号処理がなされ、表示パネルDPの列方向に延在する信号線に入力される。この際、表示パネルDPには、走査反転回路15からの水平方向走査反転信号hs_iが行方向に延在する走査線に対して供給されるので、表示パネルDPにおけるそれぞれの表示素子DEに映像信号と水平方向走査反転信号hs_iとが印加され、アクティブになった信号線と走査線との交差する箇所に配置されている表示素子DEを発光させる。これにより表示パネルDPにおいて、画像信号源SGからの信号に応じた表示が行われる。

走査反転回路15からの水平走査反転信号hs_iはインバータ16においてさらに反転され元の水平方向走査信号hsと同じ信号に戻された後にシャッター切り換え回路14に与えられる。以下、シャッター切り換え回路14の動作例について第3図に示すタイミングチャート図を参照しつつ説明する。走査反転回路16からの水平方向走査反転信号hs_i(第3図の(イ))がロー(L:反転させないとき)となるフレームの期間P1においては、シャッター切り換え回路14は、インバータ16からの水平方向走査信号hsを受け取り、一方の側の液晶シャッター2bsにはハイ(H)の信号(第3図の(ロ))、他方の側の液晶シャッター2asにはロー(L)の信号(第3図の(ハ))を印加する。両方の液晶シャッター2as、2bsは例えばTN型液晶素子により形成されているため、Hの信号が印加された液晶シャッター2bsは光の透過率が低くなることにより閉じて光路を遮断するが、ローの信号が印加された液晶シャッター2asは光の透過率が高くなることにより開いて光路を開放する。つまり、第1図に示す画像出力方向で説明すると、表示素子DEから発せられた光はA方向に通過し、B方向には遮断されるので、第3図の(ニ)に示すように、表示装置の画像出力方向はAとなる。

次のフレーム期間P2では、走査反転回路15から出力される水平方向走査反転信号hs_iはハイとなるので、表示パネルDPにおける水平方向走査は、前のフレーム期間P1における走査方向とは逆の方向で開始される。例えば、前のフレーム期間P1では水平走査を右から左に行っていた場合には、今回のフレーム期間P2においては左から右に走査が行われる。同時に、インバータ16からシャッター切り換え回路14に与えられる水平方向走査信号hsはローとなるので、一方の側の液晶シャッター2bsにはローの信号が印加され、他方の側の液晶シャッター2asにはハイの信号が印加される。これにより、一方の側の液晶シャッター2bsは開いて光路を開放し、他方の側の液晶シャッター2asは閉じて光路を遮断する。

従って、表示素子DEから発せられた光は、A方向においては遮断され、B方向では通過する状態となるため、表示装置からはBの方向にのみ画像表示がなされることになる。

以後のフレーム期間P3、P4、P5、P6、…においても、上記と同様の動作が反復され、表示装置からの画像出力方向は、第3図の(ニ)に示すように、方向Aと方向Bとに交互に切り換えられる。

映像信号源SGから出力される映像信号を表示する表示パネルDPが画像出力方向Aに画像を出力したとき、つまり液晶シャッター2asが光路を開放しているときに、この液晶シャッター2asに対向する観察者に正規の画像が観察される。すなわち、水平方向走査反転信号hs_iが反転させていない(すなわち、水平方向走査反転信号hs_iがローの)ときのフレーム期間P1、P3、P5、…(以下、「第1フレーム期間」と称する。)に表示パネルDPに表示された表示画像が、開いた状態の液晶シャッター2asを通して画像出力方向Aに出力されたときに液晶シャッター2asに対向する観察者に画像が見える。

次のフレーム期間P2、P4、P6、…(以下、「第2フレーム期間」と称する。)では、走査反転回路15から出力される水平方向走査反転信号hs_iは反転されてローとなり、表示パネルDPにおける水平走査は逆方向に行われ、液晶シャッター2asは閉じて光路を遮断し、液晶シャッター2bsは開いて光路を開放する。従って、第1フレーム期間において表示パネルDPに表示された画像は画像出力方向Bに出力され、液晶シャッター2asに対向する側からの表示装置を見る第1の観察者は、その画像を見ることができる。液晶シャッター2bsに対向する側から表示装置を見る第2の観察者も、第1の観察者と同様の画像を第2フレーム期間において、見ることができる。このように、第1及

10

20

30

40

50

び第2の2人の観察者が表示装置を挟んで、表示パネルDPに表示された同様の画像を見ることで情報を共有することが可能となる。

次に、第4図を参照して、本発明の第2の実施の形態による表示装置について説明する。この第2の実施の形態における表示装置では、2個の表示素子により1個の画素が構成されており、各表示素子の前面および後面に液晶シャッターが配置される。すなわち、第4図に示すように、1つの行における1個の画素は、その行方向に隣り合う2個の表示素子DE1、DE2からなり、この画素に隣り合う次の行の1個の画素は表示素子DE3、DE4から構成されている。なお、次行の表示素子DE3、DE4をも示したのは、後述の動作説明の都合からである。これら表示素子DE1～DE4のそれぞれに対応して、各表示素子を挟むように一对の液晶シャッターa1、b1、a2、b2、a3、b3、a¹⁰4、b4が設けられている。

すなわち、表示素子DE1には一对の液晶シャッターa1、b1が、表示素子DE2には一对の液晶シャッターa2、b2が、表示素子DE3には一对の液晶シャッターa3、b3が、そして表示素子DE4には一对の液晶シャッターa4、b4が配置される。

実際には、表示パネルは、第4図に示す、それぞれ光透過型有機EL素子で構成された一对の表示素子DE1、DE2と同じ構成の表示素子を、1つの水平行が2m個の表示素子（したがってm個の画素）を有するようにn行配列したn×m個の画素を有するマトリクス状の構成を有している。第5図は、上記表示パネルDPの各表示素子を駆動するための回路の一構成例を示す図である。但し、第5図の表示パネルDPには、n行m列に配列された表示素子のうち、互いに列方向に隣り合う2個の画素P1、P2を構成する2対の表示素子DE1～DE4に関する構成のみを取り出して示している。そこで、理解を容易にするために、画素P1を構成する表示素子DE1、DE2とそれに隣接する画素P2を構成する表示素子DE3、DE4について、以下に説明する。

第5図に示すように、1個の画素を構成する一对の表示素子DE1、DE2は、それに対応する駆動トランジスタT1、T2によって駆動され、これらのトランジスタは、行方向に延びる走査駆動線30に印加される電圧（ゲート電圧）によってオン／オフ制御がなされる。同様に、この画素に隣接する一对の表示素子DE3、DE4は、それに対応する駆動トランジスタT3、T4によって駆動され、これらのトランジスタは、行方向に走る走査駆動線31に印加される電圧によってオン／オフ制御がなされる。

第1信号駆動線20と第2信号駆動線21とには、信号駆動回路40から各画素で表示すべき画像データが入力され、走査駆動線30、31には走査駆動回路50からハイまたはローの電圧が印加される。

より具体的には、行方向に隣接する一对のトランジスタT1、T2のゲートGは走査駆動線30に、次の行の一对のトランジスタT3 T4のゲートGは走査駆動線31にそれぞれ接続される。また、4個のトランジスタT1～T4のうち、一方の側のトランジスタT1、T3のドレインDは第1信号駆動線20に接続され、他方の側のトランジスタT3、T4のドレインDは第2信号駆動線21に接続される。光透過型有機EL素子を有する表示素子DE1～DE4はそれぞれ、対応のトランジスタのソースSに接続される。これらのトランジスタT1～T4のいずれかが走査駆動線30、31上の電圧によってオンにされたときに、オンになったトランジスタに接続された表示素子が、第1信号駆動線20及び第2信号駆動線21から供給される画像データ信号に基づいて発光する。実際のn行m列のマトリクス状の表示パネルDPにおいては、第5図に示す例と同様に各表示素子に対してトランジスタが配置され、信号駆動線は2m本、走査駆動線はn本設けられることになる。

n行m列の画素を有する表示パネルDPは、第6図に示す制御回路CCによる制御の下で、第7図に示すタイミングで動作する。尚、第6図においては、液晶シャッターa、bは、それぞれ、各表示素子を挟むよう設けられた一对の液晶シャッターを総称したものである。

第6図に示すように、制御回路CCは、画像信号源SGから画像信号を受け取って表示パネルDP及び複数対の液晶シャッターa、bを駆動するものであり、第5図に示す信号

20

30

40

50

駆動回路40及び走査駆動回路50に加えて、フレームメモリ回路60とシャッター駆動回路70とを備える。走査駆動回路50及びフレームメモリ回路60の入力は画像信号源SGの出力と接続され、信号駆動回路40の第1の出力は表示パネルDPに、第2の出力はシャッター駆動回路70にそれぞれ与えられ、シャッター駆動回路70の出力は液晶シャッターa、bと接続される。

第1の実施の形態において既に説明した動作と同様に、第6図に示す装置においても、画像信号源SGは、1水平走査期間に、1つの水平行をなすm個の画素を駆動するためのm個の画像データを出力する。この画像データはフレームメモリ回路60に取り込まれる。また、画像信号源SGはそのフレーム信号を走査駆動回路50に供給する。走査駆動回路50は、画像信号源SGからのフレーム信号に同期して、表示パネルDPのための水平方向走査信号hsを発生する。走査駆動回路50からの水平方向走査信号hsは表示パネルDPを駆動する。
10

一方、フレームメモリ回路60から読み出された画像データは、信号駆動回路40において処理され、表示パネルDPの列方向に延びる信号線に映像信号が入力される。同時に、表示パネルDPには、走査駆動回路50からの水平方向走査信号hsが走査線を介して行方向に供給され、表示パネルDPにおけるそれぞれの表示素子に上記映像信号と水平方向走査信号hsとが印加され、信号線と走査線とが交差する箇所に配置された所要の表示素子を発光させる。これにより表示パネルDPに画像データに応じた表示が行われる。

この際、信号駆動回路40は、1水平走査期間毎に、フレームメモリ回路60から受け取った画像データの出力順を変更して第1の信号駆動線及び第2の信号駆動線に出力する。以下、第7図(イ)及び(ロ)を参照して、表示パネルの表裏から同一の表示を見ることができるように、信号駆動回路40が一対の信号、駆動線を駆動する動作について説明する。第7図の(イ)は、1つの水平走査期間において信号駆動回路40が第1信号駆動線20と第2信号駆動線21とに出力する画像データを示す図である。第7図(イ)に示すように、n本の走査駆動線のうちのある1本の走査駆動線、例えば第5図における走査駆動線30がハイに駆動されている1水平走査期間中に、信号駆動回路40は、m本の第1信号駆動線20のそれぞれに、1つの水平行のm個の画素でそれぞれ表示されるべきm個の画像データI1、I2、I3、…、Im-1、Imを表示させるための信号をそれぞれ印加する。
20

すなわち、第1列の第1信号駆動線20に接続された表示素子には第1列のための画像データI1が、第2列の第1信号駆動線に接続された表示素子には第2列のための画像データI2が与えられ、以下同様にして、第m列の第1信号駆動線に接続された表示素子には第m列のための画像データImが与えられる。
30

同時に、この水平走査期間に、信号駆動回路40は、第7図(ロ)に示すように、第1列の第2信号駆動線21には第m列のための画像データImを、第2列の第2信号駆動線には第(m-1)列のための画像データIm-1を表示するための信号を与え、以下、同様にして、第m列の第2信号駆動線には第1列のための画像データI1を表示するための信号が与えられる。

すなわち、第7図の(イ)に示す例においては、1つの水平行のm個の画素を構成する2m個の表示素子のうち、第1信号駆動線に接続されたm個の表示素子には、第1列目から第m列目の順で、第1列のための画像データI1から第m列のための画像データImを表示させるための信号がそれぞれ供給され、一方、第2信号駆動線に接続されたm個の表示素子には、第1列目から第m列目の順で、第m列のための画像データImから第1列のための画像データI1を表示させるための信号がそれぞれ供給される。具体的には、例えば、第5図に示す一対の表示素子DE1、DE2が表示パネルDPの第1行第1列の画素を構成するとすると、第7図のAの場合には、表示素子DE1には第1列のための画像データI1が供給され、表示素子DE2には第m列のための画像データImが供給される。
40

さらに、この際、それぞれの表示素子を挟むように設けられた一対の液晶シャッター(第4図のa1～a4、b1～b4等)は、シャッター駆動回路70によって以下のように開状態(すなわち透過状態)又は閉状態(すなわち遮光状態)に制御される。すなわち、
50

一対の表示素子（第4図のDE1、DE2等）からなる画素をm個水平に配置した1つの行が走査される期間中、第1信号駆動線（第5図の20）に接続された表示素子（例えば、第5図のDE1）の一方の側に配置した液晶シャッターa1は開状態、他方の側に配置した液晶シャッターb1は閉状態に制御される。これに対し、第2信号駆動線（第5図の21）に接続された表示素子（例えば、第5図のDE2）の一方の側に配置した液晶シャッターa2は閉状態、他方の側に配置した液晶シャッターb2は開状態に制御される。

同様に、この次の水平行が走査される走査期間中にも、第1信号駆動線（第5図の20）に接続された表示素子（例えば、第5図のDE3）の一方の側に配置した液晶シャッターa3は開状態、他方の側に配置した液晶シャッターb3は閉状態に制御され、第2信号駆動線（第5図の21）に接続された表示素子（例えば、第5図のDE4）の一方の側に配置した液晶シャッターa4は閉状態、他方の側に配置した液晶シャッターb4は開状態に制御される。
10

以下、同様にして全ての行の各画素について、その表示素子を挟む液晶シャッターを開閉制御することにより、各フレーム走査期間には、第1信号駆動線に接続された全部の表示素子の一方の側に配置された液晶シャッターは第1の状態（例えば開状態）に制御され、他方の側に配置された液晶シャッターは第2の状態（例えば閉状態）に制御され、また、第2信号駆動線に接続された全ての表示素子の一方の側に配置された液晶シャッターは第2の状態に制御され、他方の側に配置された液晶シャッターは第1の状態に制御される。
。

この結果、第1信号駆動線に接続された各表示素子の一方の側に配置された液晶シャッターと第2信号駆動線に接続された各表示素子の他方の側に配置された液晶シャッターとは、同時に光透過状態に駆動されるので、水平走査期間毎に図7により既に説明した順番で第1信号駆動線と第2信号駆動線とに画像データを表示させるための信号を与えることにより、表示パネルDPのいずれの側でも同様の画面を見ることが可能になる。
20

以上の動作を表1にまとめ。尚、表1において、表示素子DEi11～DEim2は第1行における第1番目の画素～第m番目の画素をそれぞれ構成し、i=1～nであり、○は液晶シャッターが開（透過）状態であり、×は液晶シャッターが閉（遮光）状態であることを示す。

【表1】

他方の側の 液晶シャッター	×	○	×	○	×	○
	第1画素		第2画素			第m画素	
表示素子	DEi11	DEi12	DEi21	DEi22		DEim1	DEim2
画像データ	I1	Im	I2	Im-1		Im	I1
一方の側の 液晶シャッター	○	×	○	×		○	×

一对の液晶シャッターの状態制御は、上で説明したものに限られるものではなく、それぞれの水平走査期間毎に第1信号駆動線と第2信号駆動線とに与える画像データの順番を変更することにより、液晶シャッターを表1に示す状態とは異なる状態に制御することも可能である。例えば、下記の表2に示すように液晶シャッターの開閉を制御すると共に、各表示素子に与える画像データの順番を制御する場合にも、表示パネルDPのいずれの側からも同一の画面を観察することができる。なお、表2において、第j行は第i行の次の（つまり j = i + 1）水平行であるとする。
40

【表2】

第*i*行

他方の側の 液晶シャッター	○	×	○	×	○	×	
	第1画素		第2画素			第m画素		
表示素子	DE <i>i</i> 11	DE <i>i</i> 12	DE <i>i</i> 21	DE <i>i</i> 22		DE <i>i</i> m1	DE <i>i</i> m2	
画像データ	I <i>m</i>	I <i>i</i>	I <i>m</i> -1	I <i>i</i> 2		I <i>i</i>	I <i>m</i>	
一方の側の 液晶シャッター	×	○	×	○		×	○	

10

第*j*行

他方の側の 液晶シャッター	×	○	×	○	×	○	
	第1画素		第2画素			第m画素		
表示素子	DE <i>j</i> 11	DE <i>j</i> 12	DE <i>j</i> 21	DE <i>j</i> 22		DE <i>j</i> m1	DE <i>j</i> m2	
画像データ	I <i>i</i>	I <i>m</i>	I <i>i</i> 2	I <i>m</i> -1		I <i>m</i>	I <i>i</i>	
一方の側の 液晶シャッター	○	×	○	×		○	×	

20

30

40

40

すなわち、第*i*行の走査駆動線がハイに駆動されている1水平走査期間に、信号駆動回路40は、*m*本の第2信号駆動線21のそれぞれに、その行の*m*個の画素で表示されるべき*m*個の画像データI1、I2、I3、…、Im-1、Imを表示させる信号のそれを印加するものとする。すなわち、第1列の第2信号駆動線21に接続された表示素子には第1列のための画像データI1信号が、第2列の第2信号駆動線に接続された表示素子には第2列のための画像データI2信号が与えられ、以下同様にして、第*m*列の第2信号駆動線に接続された表示素子には第*m*列のための画像データIm信号が与えられる。同時に、この水平走査期間に、信号駆動回路40は、第1列の第1信号駆動線20には第*m*列のための画像データIm信号を、第2列*n*第1信号駆動線には第(m-1)列のための画像データIm-1信号が与えられ、以下同様にして、第*m*列の第1信号駆動線には第1列のための画像データI1信号が与えられる。

その次の水平走査期間、すなわち、第*j*行の走査駆動線がハイに駆動されている1水平走査期間に、信号駆動回路40は、*m*本の第1信号駆動線20のそれぞれに、その行の*m*個の画素で表示されるべき*m*個の画像データI1、I2、I3、…、Im-1、Imのそれを印加するものとする。すなわち、第1列の第1信号駆動線20に接続された表示素子には第1列のための画像データI1信号が、第2列の第1信号駆動線に接続された表示素子には第2列のための画像データI2信号が与えられ、以下同様にして、第*m*列の第1信号駆動線に接続された表示素子には第*m*列のための画像データImが信号与えられる。同時に、この水平走査期間に、信号駆動回路40は、第1列の第2信号駆動線20には第*m*列のための画像データIm信号を、第2列の第2信号駆動線には第(m-1)列のための画像データIm-1信号が与えられ、以下同様にして、第*m*列の第2信号駆動線には第1列のための画像データI1信号が与えられる。

こうして、第1信号駆動線と第2信号駆動線とに画像データを供給するとともに、表2の○×で示すように液晶シャッターを開閉制御することにより、表示パネルの表裏両側で同一の画面を観察することが可能になる。

以上、本発明の実施の形態による表示装置について説明したが、本発明はこうした実施の形態に限定されるものではない。例えば、本発明の目的が達成されるならば、表示素子として、光透過型有機EL素子の代わりに、任意の透明表示素子を用いることが可能である。

50

また、上記の各実施の形態では、第1面側と第2面側とで、ほぼ同様な表示を行うことを前提として説明したが、例えば対面表示を行う場合であって、説明者側には説明をスムーズに行うための資料を、被説明者側には実際の資料を表示させたい場合など、実際の第1面側と第2面側とで異なる表示となるように制御を行う構成にしても良い。この場合には、例えば第1の実施の形態の第2図を参照して説明すると、画像信号源SGに第1面側に表示させるべき第1画像データと第2面側に表示させるべき第2画像データとのそれぞれのデータを含めておき、これらを識別できるように第1画像データと第2画像データとに識別信号を付しておけば、この画像信号源SGからの信号に基づいて表示制御を行うことができる。この際、一時的に先に入力された画像を記憶しておくバッファメモリを利用し、バッファメモリを介した画像データとダイレクトに入力された画像データとを同時に表示させるように制御することができる。10

上記の方法によれば、同じ期間内に第1面側と第2面側とで同時に異なる表示を行うことが可能である。尚、この場合には、走査信号を反転させる処理などを行わなくても良いが、第1面側と第2面側との表示位置を記憶するメモリと、このメモリに記憶された表示位置に基づくシャッター制御を行える構成が好ましい。

尚、上記実施形態においては、表示パネルとして、光透過型有機エレクトロルミネッセンス素子からなる表示パネルを例にして説明したが、表示パネルとしてはこれに限定されるものではない。有機系、無機系の表示パネルのいずれを用いても良く、また、エレクトロルミネッセンス素子に限定されるものではなく、種々の表示パネルを用いることが可能であることは言うまでもない。表示対象も、画像に限定されるものではなく、種々の表示対象に適用可能である。これらの対象に関しても、本発明の範疇に入ることは言うまでもない。20

【産業上の利用可能性】

以上、詳述したところから理解されるように、請求の範囲第1項の発明は、表示パネルの表裏どちらからでも同様の表示が可能な表示装置を提供する。したがって、この表示装置を挟んで向き合う観察者同士で同一の情報を共有することができ、従来のような多面表示装置を不要とし、また、表示面を各観察者に向けるといった手間を省くことができる。そのうえ、表示装置そのものを小型軽量化することができるという効果をも奏する。

請求の範囲第2項の発明は、信号源からのデータを利用して液晶シャッターの開閉を制御するので、制御手段の回路構成を簡単にすることができるという効果を奏する。30

請求の範囲第3項の発明は、請求の範囲第1項の発明がフレーム単位で表示を切り換えるのに対して、正規の表示とその鏡像とを同時に表示させ、一対の液晶シャッターの開閉によって、表示装置の一方の側で正規の表示を、他方の側で鏡像を観察することができるようとしたので、高い解像度での表示が可能になるという効果を奏することができる。

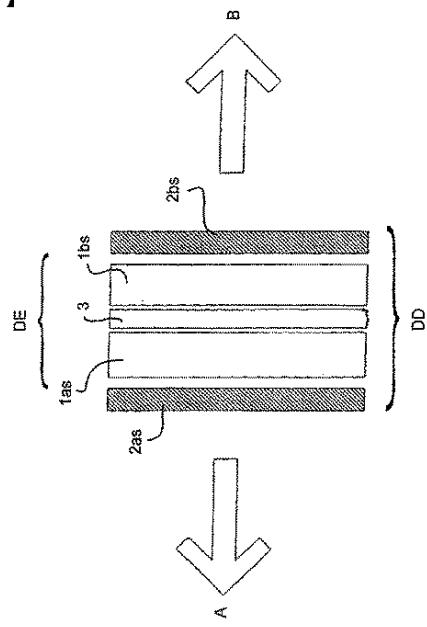
請求の範囲第4項の発明は、水平走査毎に、鏡像を表示する表示素子の組を切り換えてるので、見かけ上の解像度を向上させ、表示画像を更に見やすくするという効果を奏する。

請求の範囲第5項に記載の発明は、表示パネルの表示と両面に設けられたシャッター手段とを制御することにより、表示パネルの第1面側と第2面側とから見た場合に同様に見えるように表示することができる。40

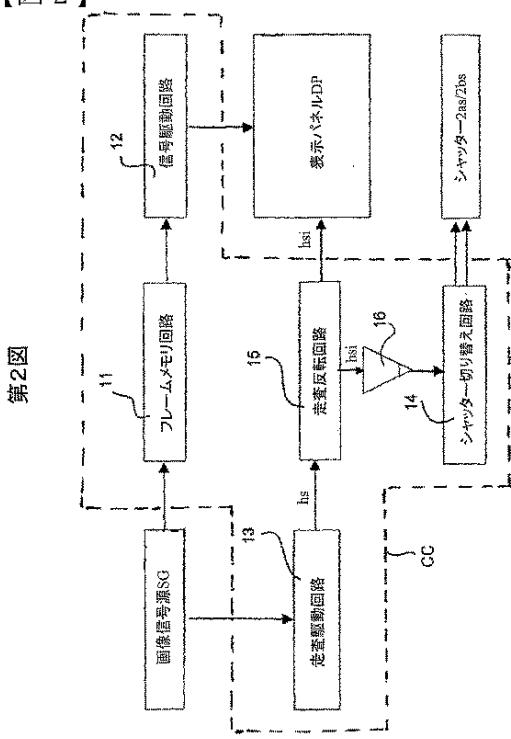
請求の範囲第15項に記載の発明では、第1面側から観察した第1表示と第2面側から観察した第1表示とは異なる第2表示との表示制御を行う表示制御手段と、第1表示の際には前記第2シャッター手段により第2面側の表示画素を遮蔽するとともに、第2表示の際には第1シャッター手段により第1面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段を有しているため、第1面側と第2面側とで異なる表示をほぼ同時に見ることが出来る。

【図 1】

第1図



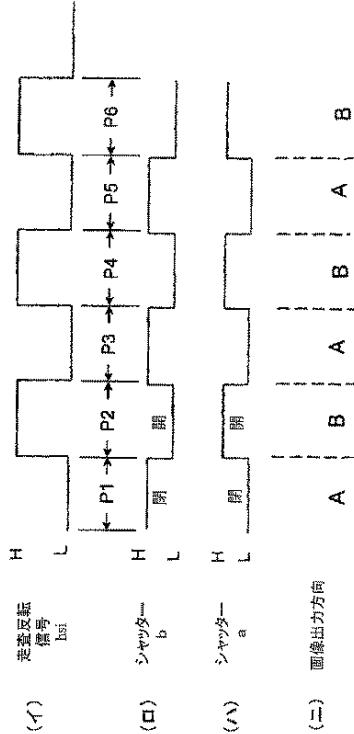
【図 2】



第2図

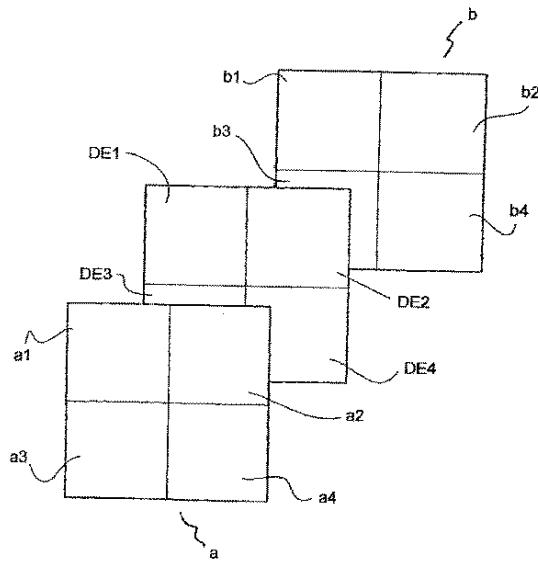
【図 3】

第3図



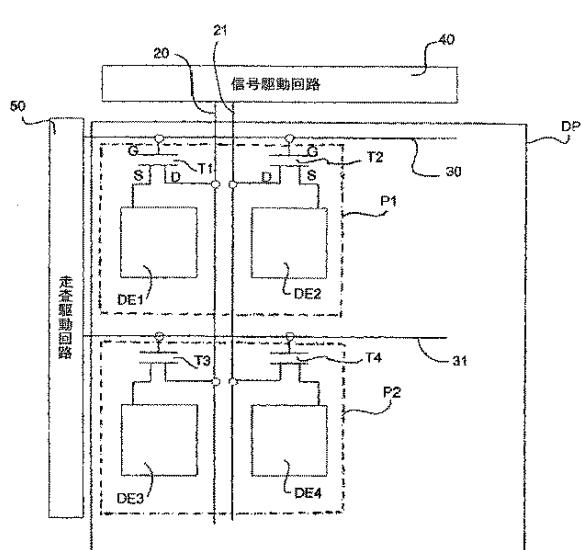
【図 4】

第4図



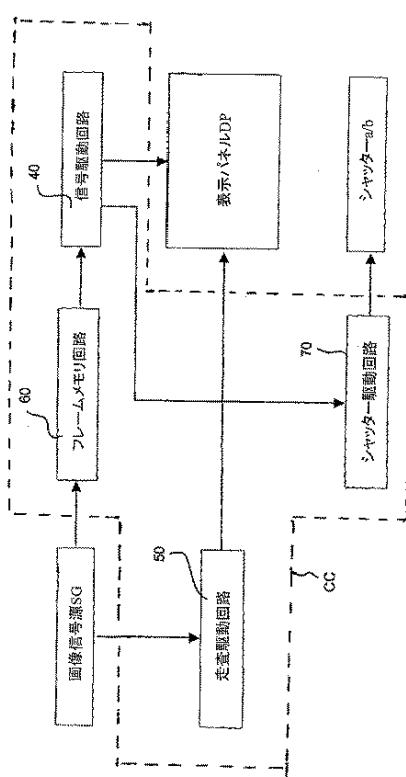
【図5】

第5図

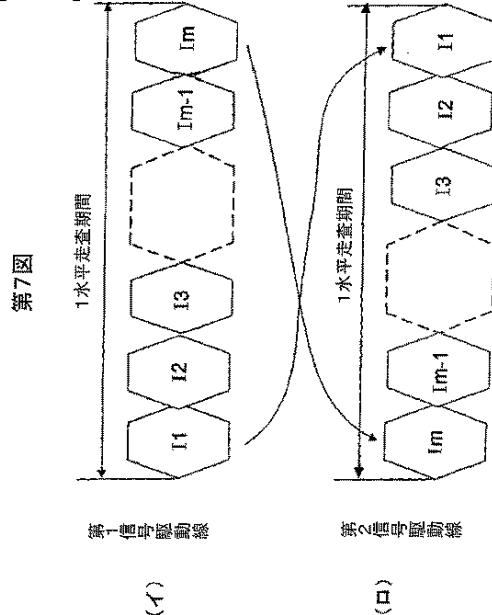


【図6】

第6図



【図7】



【手続補正書】

【提出日】平成15年11月13日(2003.11.13)

【手続補正001】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】いずれの側からも表示の観察が可能な表示パネルと、

前記表示パネルを挟むように配置された一対の液晶シャッター手段と、

前記表示パネルを一方の側から観察した場合における正規の表示と鏡像の表示とを1フィールドまたは1フレームを単位とした単位走査期間毎に前記表示パネルに表示させる表示制御手段と、

該表示制御手段による前記一方の側から観察した場合における正規の表示と同期して前記正規の表示が観察されるように前記一方の側の液晶シャッター手段の開閉を制御するとともに、前記表示制御手段による前記一方の側から観察した場合における鏡像の表示と同期して前記他方の側の液晶シャッター手段を前記他方の側において正規の表示が観察されるように開閉し、かつ、前記一対のシャッター手段は同時に開閉することができないように前記一対の液晶シャッター手段の開閉を制御する液晶シャッター制御手段と、を具備することを特徴とする表示装置。

【請求項2】いずれの側からも表示の観察が可能な表示パネルと、

前記表示パネルを挟むよう配置された一対の液晶シャッター手段と、

表示の鏡像を1フレームまたは1フィールドおきに前記表示パネルに表示させる表示制御手段と、

前記表示制御手段の動作と同期して、前記一対の液晶シャッター手段を、1フレーム走査毎または1フィールド走査毎に、同時に開くことができないよう開閉させる液晶シャッター制御手段であって、前記表示パネルの一方の側で前記鏡像が本来の表示として観察されるよう、前記一対の液晶シャッター手段を開閉させる液晶シャッター制御手段と、を具備し、

前記表示制御手段が、前記表示パネルにおける水平走査の方向を1フレーム毎または1フィールド毎に反転させる走査反転回路を備え、

前記液晶シャッター制御手段が、前記走査反転回路の出力に応答して、前記一対の液晶シャッター手段の開閉を切り換え制御することを特徴とする表示装置。

【請求項3】複数の表示素子を1単位として含む1個の画素を複数有しており、いずれの側からも表示の観察が可能な表示パネルと、

複数の前記画素からなる表示パネルに対応し、前記表示パネルを挟むよう配置された一対の液晶シャッター手段であって、前記1個の画素に対応する1画素領域毎に開閉可能な液晶シャッター手段とを有し、

前記1画素領域に対応した一方の液晶シャッターを透過状態とした場合に他方の液晶シャッターを遮光状態とし、他方の前記1画素領域に対応した一方の液晶シャッターを遮光状態とした場合に他方の液晶シャッターを透過状態とすることにより前記表示パネルの表裏面から同時に正規の画像を観察することができるよう前記液晶シャッター手段を制御する液晶シャッター制御手段と、を具備することを特徴とした表示装置。

【請求項4】請求の範囲第3項に記載の表示装置であって、前記表示制御手段が、前記1画素の一方の組と他方の組との間で、1水平走査毎に前記鏡像を切り換え表示させることを特徴とする表示装置。

【請求項5】(削除)

【請求項6】(削除)

【請求項7】入力信号に基づいて表示を行う複数の画素を有し、選択した位置の画素により第1面と第2面との表裏両面からの表示が可能な表示パネルと、

前記第1面側と前記第2面側とにそれぞれ設けられ、1又は複数の画素毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、

前記第1面側から観察した第1表示と前記第2面側から観察した第2表示とが同じ表示に見えるように表示制御を行う表示制御手段と、前記第1表示の際には前記第2シャッター手段により前記第2面側の表示画素を遮蔽するとともに、前記第2表示の際には前記第1シャッター手段により前記第1面側の表示画素を遮蔽するシャッターの開閉制御を行うシャッター制御手段と、を含む制御手段と

を有し、

前記表示制御手段は、前記第1表示と前記第2表示との表示期間の切り替えるとともに、前記シャッターを開にし前記第1面側又は前記第2面側のいずれか一方から前記第1表示と前記第2表示を見た場合に、前記第1表示と前記第2表示とが互いに略鏡像になる関係を有するように表示制御を行い、

前記第1表示と前記第2表示とが切り替えられる前記表示期間は、1フィールドまたは1フレームを単位とした単位走査期間であることを特徴とする表示装置。

【請求項8】前記シャッター制御手段は、前記表示制御手段による前記表示期間の切り替え動作に同期させたシャッターの開閉制御を行うことを特徴とする特許請求の範囲第7項に記載の表示装置。

【請求項9】前記制御手段は、

前記入力信号に基づいて、データ信号を前記画素の走査単位毎に記憶する記憶回路と、前記走査単位毎の走査順序を反転させる走査反転回路と、

前記記憶回路に記憶された前記データ信号と前記走査反転回路から出力される反転走査信号とに基づいて、前記走査順序による第1表示と前記反転走査信号に基づく反転走査順序による第2表示とを異なるタイミングで行うためのデータ信号を前記表示パネルに出力する信号駆動回路と、

前記走査反転回路から出力される反転走査信号を反転する信号反転回路と、

該信号反転回路からの出力信号に基づいて前記第1シャッター手段と前記第2シャッター手段との開閉を制御するシャッター切換回路であって、前記信号駆動回路から出力される前記第1表示と前記第2表示とのいずれか一方を前記走査単位毎に択一的に表示させる際に、選択表示されなかった方の表示面側を前記第1又は第2シャッター手段により択一的に遮蔽するシャッター切換回路と

を有することを特徴とする請求の範囲第7項に記載の表示装置。

【請求項10】前記第1及び第2のシャッター手段は、前記第1表示面と前記第2表示面とにそれぞれ対向して配置されている液晶パネルにより形成されていることを特徴とする請求の範囲第7項から第9項までのいずれか1項に記載の表示装置。

【請求項11】(削除)

【請求項12】(削除)

【請求項13】前記制御手段は、

前記入力信号に基づいて、データ信号を前記画素の走査単位毎に記憶する記憶回路と、前記走査単位毎の走査順序により前記表示パネルへの走査駆動信号を与える走査駆動回路と、

前記記憶回路に記憶された前記データ信号と前記走査駆動回路から出力される走査駆動信号とに基づいて、前記走査順序による第1画像表示と前記反転走査信号に基づく反転走査順序による第2画像表示とを異なるタイミングで行うための画像信号を前記表示パネルに出力するとともに、前記記憶回路から受け取った前記画像信号の出力順を走査順序毎に変更する信号駆動回路と、

前記走査反転回路から出力される反転走査信号を反転する信号反転回路と、

該信号反転回路からの出力信号に基づいて前記第1シャッター手段と前記第2シャッター手段との開閉を制御するシャッター切換回路であって、前記信号駆動回路から出力される前記画像信号に基づく前記第1表示と前記第2表示とのいずれか一方を前記走査単位毎に択一的に表示させる際に、選択表示されなかった方の表示面側を前記第1又は第2シャ

ッター手段により逐一遮蔽するシャッターカット回路と
を有することを特徴とする特許請求の範囲第7項から第10項までのいずれか1項に記載
の表示装置。

【請求項14】前記第1及び第2のシャッター手段は、前記第1表示面と前記第2表示面とにそれぞれ対向して配置されている液晶パネルにより形成されていることを特徴とする請求の範囲第7項から第11項までのいずれか1項に記載の表示装置。

【請求項15】入力信号に基づいて表示を行う複数の画素を有し、選択した位置の画素により第1面と前記第1面に相対する第2面との表裏両面からの表示が可能な表示パネルと

前記第1面側と前記第2面側とにそれぞれ設けられ、1又は複数の画素毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、

前記第1面側から観察した第1表示と前記第2面側から観察した前記第1表示とは異なる第2表示との表示制御を行う表示制御手段と、

前記第1表示の際には、前記第2シャッター手段により前記第1面側側の表示画素を透過とするとともに前記第2面側の表示画素を遮蔽し、前記第2表示の際には、前記第1シャッター手段により前記第2面側の表示画素を透過とするとともに前記第1面側の表示画素を遮蔽するシャッターの開閉制御を前記表示パネルの表裏面から同時に正規の画像を観察することができるよう前記シャッター手段を制御するシャッター制御手段と、を含む制御手段と、を具備し、

を有する表示装置。

【請求項 16】第1表示面と第2表示面とを有し、前記第1表示面および前記第2表示面の表裏両面からの表示が可能な表示パネルと、

前記第1表示面側と前記第2表示面側とにそれぞれ設けられ、前記表示素子毎に開閉が可能な第1シャッター手段及び第2シャッター手段と、

前記第1表示面側から観察した第1表示と前記第2表示面側から観察した前記第1表示とは異なる第2表示との表示制御を行う表示制御手段と、前記第1表示の際には前記第2シャッター手段により前記第1表示面側の表示画素を透過とともに前記第2表示面側の表示画素を遮蔽し、前記第2表示の際には前記第1シャッター手段により前記第2表示面側の表示画素を透過とともに前記第1表示面側の表示画素を遮蔽することにより前記表示パネルの表裏面から同時に正規の画像を観察することができるよう前記液晶シャッター手段を制御する液晶シャッター制御手段と、を含む制御手段とを有する表示装置。

【請求項17】前記表示パネルの表示制御手段と前記シャッター手段とが同じ回路により制御されることを特徴とする請求の範囲第1項から第4項まで、第7項から第10項まで、第13項から第16項までのいずれか1項に記載の表示装置。

【請求項18】請求の範囲第1項から第4項まで、第7項から第10項まで、第13項から第17項までのいずれか1項に記載の表示装置を備えた端末装置。

【国際調査報告】

INTERNATIONAL SEARCH REPORT		International application No. PCT/JP03/07549
A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ G02F1/133, H05B33/14, H05B33/26, G09F9/40, G09F9/30, G09G3/36, G09G3/20		
According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ H05B33/12, H05B33/26, G02F1/133, G09F9/40, G09F9/30, G09G3/36, G09G3/20		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922-1996 Toroku Jitsuyo Shinan Koho 1994-2003 Kokai Jitsuyo Shinan Koho 1971-2003 Jitsuyo Shinan Toroku Koho 1996-2003		
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 7-244267 A (Nippon Telegraph And Telephone Corp.), 19 September, 1995 (19.09.95), Full text; all drawings (Family: none)	1-18
Y	JP 8-152619 A (Sharp Corp.), 11 June, 1996 (11.06.96), Full text; all drawings (Family: none)	1-18
Y	JP 7-218899 A (Fujitsu Ltd.), 18 August, 1995 (18.08.95), Figs. 3, 2 (Family: none)	1-18
<input type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.		
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed		
Date of the actual completion of the international search 16 July, 2003 (16.07.03)		Date of mailing of the international search report 05 August, 2003 (05.08.03)
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer
Facsimile No.		Telephone No.

国際調査報告		国際出願番号 PCT/JP03/07549	
A. 発明の属する分野の分類（国際特許分類（IPC））			
Int. C17 G02F1/133, H05B33/14, H05B33/26, G09F9/40, G09F9/30, G09G3/36, G09G3/20			
B. 調査を行った分野 調査を行った最小限資料（国際特許分類（IPC））			
Int. C17 H05B33/12, H05B33/26, G02F1/133, G09F9/40, G09F9/30, G09G3/36, G09G3/20			
最小限資料以外の資料で調査を行った分野に含まれるもの			
日本国実用新案公案 1922-1996年 日本国公開実用新案公報 1971-2003年 日本国登録実用新案公報 1994-2003年 日本国実用新案登録公報 1996-2003年			
国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）			
C. 関連すると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号	
Y	JP 7-244267 A (日本電信電話株式会社) 1995. 09. 19、全文、全図 (ファミリーなし)	1-18	
Y	JP 8-152619 A (シャープ株式会社) 1996. 06. 11、全文、全図 (ファミリーなし)	1-18	
Y	JP 7-218899 A (富士通株式会社) 1995. 08. 18、全文、図3、図2 (ファミリーなし)	1-18	
<input type="checkbox"/> C欄の続きにも文献が挙げられている。		<input type="checkbox"/> パテントファミリーに関する別紙を参照。	
<p>* 引用文献のカテゴリー</p> <p>「A」特に関連のある文献ではなく、一般的技術水準を示すもの</p> <p>「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの</p> <p>「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す）</p> <p>「O」口頭による開示、使用、展示等に言及する文献</p> <p>「P」国際出願日前で、かつ優先権の主張の基礎となる出願</p> <p>の日の後に公表された文献</p> <p>「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの</p> <p>「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの</p> <p>「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの</p> <p>「&」同一パテントファミリー文献</p>			
国際調査を完了した日 16. 07. 03	国際調査報告の発送日 05.08.03		
国際調査機関の名称及びて先 日本国特許庁 (ISA/JP) 郵便番号 100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官（権限のある職員） 小牧 修	2 X	8004
	電話番号 03-3581-1101 内線 3293		

フロントページの続き

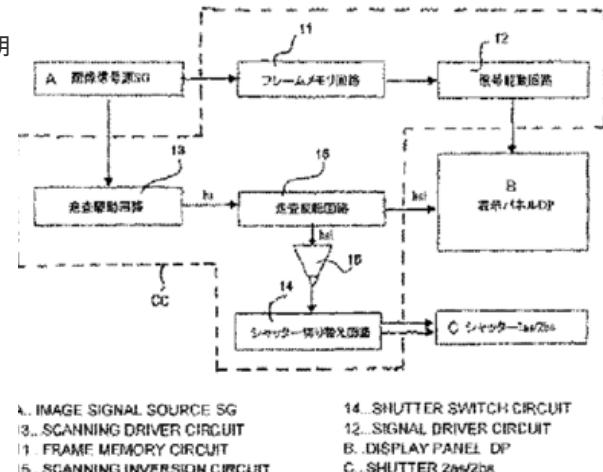
(51) Int.Cl. ⁷	F I
G 09 G 3/30	G 09 G 3/20 621A
H 05 B 33/02	G 09 G 3/20 623H
H 05 B 33/14	G 09 G 3/20 660K
	G 09 G 3/20 680G
	G 09 G 3/30 J
	H 05 B 33/02
	H 05 B 33/14 A

(注) この公表は、国際事務局（W I P O）により国際公開された公報を基に作成したものである。なおこの公表に
係る日本語特許出願（日本語実用新案登録出願）の国際公開の効果は、特許法第184条の10第1項(実用新案法
第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	表示装置		
公开(公告)号	JPWO2004001491A1	公开(公告)日	2005-10-20
申请号	JP2004515492	申请日	2003-06-13
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
[标]发明人	池田博		
发明人	池田 博		
IPC分类号	G02F1/13 G02F1/133 G02F1/1347 G09F9/40 G09G3/20 G09G3/30 G09G3/36 H01L27/32 H05B33/02 H05B33/14		
CPC分类号	G09G3/36 G02F1/13306 G02F1/1347 G02F2001/133342 G09G2300/023 G09G2300/08 G09G2310 /0283 G09G2340/0492 H01L27/3244 H01L2251/5323		
FI分类号	G02F1/13.505 G02F1/133.550 G02F1/1347 G09F9/40.303 G09G3/20.612.R G09G3/20.621.A G09G3 /20.623.H G09G3/20.660.K G09G3/20.680.G G09G3/30.J H05B33/02 H05B33/14.A		
优先权	2002179931 2002-06-20 JP		
其他公开文献	JP4236637B2		
外部链接	Espacenet		

摘要(译)

该显示装置包括显示面板DP，该显示面板DP通过在透明基板上布置透明显示元件而形成，并且能够从任一侧观察显示图像，设置一对液晶快门装置2以便将显示面板DP夹在中间。1，2b，显示控制装置13,15，用于每隔一帧显示要在显示板上显示的图像的镜像，并且一对液晶快门装置与显示控制装置的操作同步地设置，液晶快门控制装置，用于打开和关闭液晶快门装置，以便在每次扫描的同时不打开，从而在显示面板DP的一侧观察镜像作为常规图像，液晶快门控制并且装置14，可以从显示面板的前表面和后表面同时观看显示在显示面板上的图像信息。



A. IMAGE SIGNAL SOURCE SG
 B. DISPLAY PANEL DP
 C. SHUTTER 2a&2b
 11. FRAME MEMORY CIRCUIT
 12. SIGNAL DRIVER CIRCUIT
 13. SCANNING DRIVER CIRCUIT
 14. SHUTTER SWITCH CIRCUIT
 15. SCANNING INVERSION CIRCUIT