

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2006-39130

(P2006-39130A)

(43) 公開日 平成18年2月9日(2006.2.9)

(51) Int. Cl.	F I	テーマコード (参考)
G09G 3/36 (2006.01)	G09G 3/36	2H093
G02F 1/133 (2006.01)	G02F 1/133 575	5C006
G09G 3/20 (2006.01)	G09G 3/20 612E	5C080
	G09G 3/20 622D	
	G09G 3/20 624A	
審査請求 有 請求項の数 11 O L (全 17 頁) 最終頁に続く		

(21) 出願番号 特願2004-217589 (P2004-217589)

(22) 出願日 平成16年7月26日 (2004.7.26)

(71) 出願人 000005049

シャープ株式会社

大阪府大阪市阿倍野区長池町22番22号

(74) 代理人 110000338

特許業務法人原謙三国際特許事務所

(74) 代理人 100080034

弁理士 原 謙三

(74) 代理人 100113701

弁理士 木島 隆一

(74) 代理人 100116241

弁理士 金子 一郎

(72) 発明者 下敷領 文一

大阪府大阪市阿倍野区長池町22番22号

シャープ株式会社内

最終頁に続く

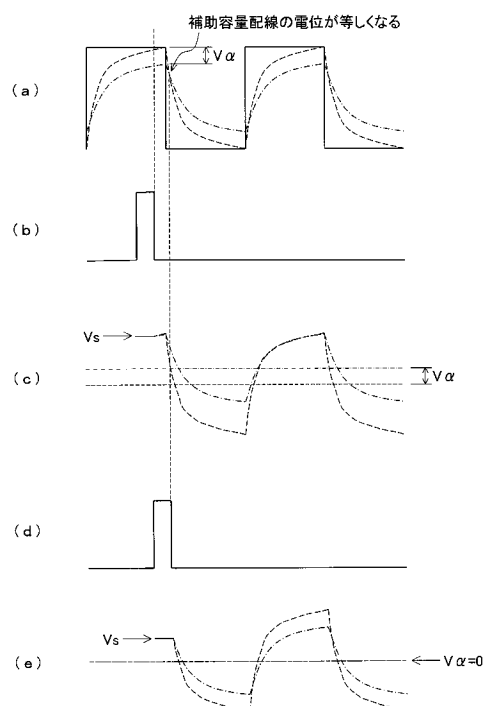
(54) 【発明の名称】 液晶表示装置

(57) 【要約】 (修正有)

【課題】 マルチ絵素駆動を行う液晶表示装置において、横筋状の輝度ムラ発生を防止する。

【解決手段】 各副絵素と信号線との間に接続されるスイッチング素子のゲートOFFタイミングを、全ての補助容量配線における電位が等しくなる位相タイミングに一致させる。

【選択図】 図1



【特許請求の範囲】

【請求項 1】

1つの表示絵素が、それぞれが異なる輝度にて表示可能な複数の副絵素に分割されている液晶表示装置において、

1つの表示絵素内に含まれる各副絵素は、それぞれが独立して電圧信号を印加可能な補助容量配線に接続されており、これらの補助容量配線への印加電圧を異ならせることで、各副絵素の輝度を異ならせるものであると共に、

各副絵素と信号線との間に接続されるスイッチング素子のOFFタイミングは、全ての補助容量配線における電位が等しくなる位相タイミングに一致させられることを特徴とする液晶表示装置。

10

【請求項 2】

1つの表示絵素が、それぞれが異なる輝度にて表示可能な複数の副絵素に分割されている液晶表示装置において、

1つの表示絵素内に含まれる各副絵素は、それぞれが独立して電圧信号を印加可能な補助容量配線に接続されており、これらの補助容量配線への印加電圧を異ならせることで、各副絵素の輝度を異ならせるものであると共に、

補助容量配線に印加される電圧信号は、4値信号であることを特徴とする液晶表示装置。

【請求項 3】

上記補助容量配線に印加される電圧信号は、 $V_{HH} > V_H > V_L > V_{LL}$ の関係を満たす4値の電圧 V_{HH} 、 V_H 、 V_{LL} 、 V_L がこの順序で周期的に変化する信号であることを特徴とする請求項2に記載の液晶表示装置

20

【請求項 4】

前記信号において V_{HH} 、 V_H 、 V_{LL} 、 V_L の各々電圧を呈する時間を各々 T_{HH} 、 T_H 、 T_{LL} 、 T_L とする時、 $T_{HH} = T_H = T_{LL} = T_L$ なる関係が成立する請求項3に記載の液晶表示装置。

【請求項 5】

$|V_{HH} - V_L| = R_1$ 、 $|V_{HH} - V_H| = D_2$ 、 $|V_H - V_{LL}| = D_1$ 、 $|V_L - V_{LL}| = R_2$ とする時、 $D_2 / R_1 = R_2 / D_1$ なる関係を満足する請求項3に記載の液晶表示装置。

30

【請求項 6】

$|V_{HH} - V_L| = R_1$ 、 $|V_{HH} - V_H| = D_2$ とする時、 $0 < D_2 / R_1 < 1$ なる関係を満足する請求項3に記載の液晶表示装置。

【請求項 7】

$|V_{HH} - V_L| = R_1$ 、 $|V_{HH} - V_H| = D_2$ とする時、 $0.2 < D_2 / R_1 < 1$ なる関係を満足する請求項3に記載の液晶表示装置。

【請求項 8】

$|V_{HH} - V_L| = R_1$ 、 $|V_{HH} - V_H| = D_2$ とする時、 $0.5 < D_2 / R_1 < 1$ なる関係を満足する請求項3に記載の液晶表示装置。

【請求項 9】

$|V_L - V_{LL}| = R_2$ 、 $|V_H - V_{LL}| = D_1$ とする時、 $0 < R_2 / D_1 < 1$ なる関係を満足する請求項3に記載の液晶表示装置。

40

【請求項 10】

$|V_L - V_{LL}| = R_2$ 、 $|V_H - V_{LL}| = D_1$ とする時、 $0.2 < R_2 / D_1 < 1$ なる関係を満足する請求項3に記載の液晶表示装置。

【請求項 11】

$|V_L - V_{LL}| = R_2$ 、 $|V_H - V_{LL}| = D_1$ とする時、 $0.5 < R_2 / D_1 < 1$ なる関係を満足する請求項3に記載の液晶表示装置。

【発明の詳細な説明】

【技術分野】

50

【 0 0 0 1 】

本発明は液晶表示装置に関し、特に、液晶表示装置の γ 特性の視野角依存性を改善できるマルチ絵素駆動方式の液晶表示装置に関する。

【 背景技術 】

【 0 0 0 2 】

液晶表示装置は、高精細、薄型、軽量および低消費電力等の優れた特長を有する平面表示装置であり、近年、表示性能の向上、生産能力の向上および他の表示装置に対する価格競争力の向上に伴い、市場規模が急速に拡大している。

【 0 0 0 3 】

従来一般的であったツイステッド・ネマティック・モード（TNモード）の液晶表示装置は、正の誘電率異方性を持つ液晶分子の長軸を基板表面に対して略平行に配向させ、且つ、液晶分子の長軸が液晶層の厚さ方向に沿って上下の基板間で略90度捻れるように配向処理が施されている。この液晶層に電圧を印加すると、液晶分子が電界に平行に立ち上がり、捻れ配向（ツイスト配向）が解消される。TNモードの液晶表示装置は、電圧による液晶分子の配向変化に伴う旋光性の変化を利用することによって、透過光量を制御するものである。

【 0 0 0 4 】

TNモードの液晶表示装置は、生産マージンが広く生産性に優れている。一方、表示性能とりわけ視野角特性の点で問題があった。具体的には、TNモードの液晶表示装置の表示面を斜め方向から観測すると、表示のコントラスト比が著しく低下し、正面からの観測で黒から白までの複数の階調が明瞭に観測される画像を斜め方向から観測すると階調間の輝度差が著しく不明瞭となる点が問題であった。さらに、表示の階調特性が反転し、正面からの観測でより暗い部分が斜め方向からの観測ではより明るく観測される現象（いわゆる、階調反転現象）も問題であった。

【 0 0 0 5 】

近年、これらTNモードの液晶表示装置における視野角特性を改善した液晶表示装置として、インプレイン・スイッチング・モード（IPSモード）、マルチドメイン・バーティカル・アラインド・モード（MVAモード）、軸対称配向モード（ASMモード）等が開発されている。

【 0 0 0 6 】

これらの新規なモード（広視野角モード）の液晶表示装置は、いずれも視野角特性に関する上記の具体的な問題点を解決している。すなわち、表示面を斜め方向から観測した場合に表示コントラスト比が著しく低下したり、表示階調が反転するなどの問題は起こらない。

【 0 0 0 7 】

しかしながら、液晶表示装置の表示品位の改善が進む状況下において、今日では視野角特性の問題点として、正面観測時の γ 特性と斜め観測時の γ 特性が異なる点、すなわち γ 特性の視角依存性の問題が新たに顕在化してきた。ここで、 γ 特性とは表示輝度の階調依存性であり、 γ 特性が正面方向と斜め方向で異なるということは、階調表示状態が観測方向によって異なることとなるため、写真等の画像を表示する場合や、またTV放送等を表示する場合に特に問題となる。

【 0 0 0 8 】

γ 特性の視野角依存性の問題は、IPSモードよりも、MVAモードやASMモードにおいて顕著である。一方、IPSモードは、MVAモードやASMモードに比べて正面観測時のコントラスト比の高いパネルを生産性良く製造することが難しい。これらの点から、特にMVAモードやASMモードの液晶表示装置における γ 特性の視角依存性を改善することが望まれる。

【 0 0 0 9 】

本願発明者は、上記 γ 特性の視角依存性を改善する方法として、特許文献1において、マルチ絵素駆動方式を提案している。先ずは、このマルチ絵素駆動方式について、図5な

10

20

30

40

50

いし図 7 を参照して説明する。

【 0 0 1 0 】

マルチ絵素駆動とは、一つの表示絵素を、輝度の異なる 2 つ以上の副絵素で構成することによって視野角特性 (γ 特性の視角依存性) を改善する技術であるが、まずは、その原理について簡単に説明する。

【 0 0 1 1 】

図 5 に、液晶表示パネルの γ 特性 (階調 (電圧) - 輝度比) を示す。図 5 における実線は、通常の駆動方式 (一つの表示絵素が複数の副絵素に分割されない) において正面視における γ 特性であり、この場合、最も正常な視認性が得られるものである。また、図 5 における破線は、通常の駆動方式において斜め方向からの視認 (斜視) における γ 特性であるが、この場合、正常な視認 (すなわち正面視の視認) に対してズレが生じており、そのズレ量は、明輝度及び暗輝度を示す箇所で小さく、中間調を示す箇所で大きくなっていることが分かる。

10

【 0 0 1 2 】

マルチ絵素駆動方式では、1つの表示絵素において目標とする輝度を得ようとする場合に、輝度の異なる複数の副絵素において、その平均輝度が目標となる輝度になるように表示制御を行う。そして、マルチ絵素駆動方式においても正面視における γ 特性は、通常の駆動方式を行う場合と同様に、最も正常な視認性が得られるように設定される (図 5 実線の γ 特性と同一特性)。一方、マルチ絵素駆動方式における斜め方向からの視認性は、例えば、従来では輝度ズレの大きくなる中間調の目標輝度を得ようとする場合に、副絵素においては輝度ズレの小さい明輝度付近の領域及び暗輝度付近の領域の表示を行い、絵素全体としてはそれら副絵素の輝度の平均によって中間調輝度を得るため、輝度ズレが小さくなり、図 5 における一点鎖線に示すような γ 特性が得られる。

20

【 0 0 1 3 】

次に、マルチ絵素駆動を行う液晶表示装置の構成の一例を図 6 に示す。図 6 に示すように、一つの表示絵素に対応する絵素 10 は、副絵素電極 18 a、18 b を有する副絵素 10 a、10 b に分割されており、副絵素 10 a、10 b には、それぞれ T F T (Thin Film Transistor) 16 a、T F T 16 b、および補助容量 (C S) 22 a、22 b が接続されている。尚、図 6 は一つの絵素を二つの副絵素に分割する際の絵素構造の 1 例、具体的には各副絵素の面積が略同一で且つ副絵素が縦方向に分割して配置された構造を示した図であるが、本発明の効果は図 6 の分割方法に限定されない。各副絵素の面積については図 6 の略同一の面積とする他に、各副絵素の面積を異ならせてもよい。具体的には、中間階調表示状態において輝度の高い副絵素の面積を輝度の低い副絵素の面積よりも小さくすることも、逆に輝度の高い副絵素の面積を輝度の低い副絵素の面積よりも大きくすることもできる。視野角特性改善の観点からは前者の方が好ましい。また、副絵素の配置については中間調表示時に輝度の異なる副絵素を上下に分割配置するのに代えて、絵素行の水平方向を基準軸とし、その軸に沿って配置するようにしてもよい。この場合、副絵素の表示極性の分布がドット反点状となるため表示品位の点で好ましい。図 10 (a)、(b) に複数の絵素に渡る副絵素の配置例を示す。図 10 (a)、(b) 中の $\circ$ は、表示輝度の高い副絵素を示し、 $\circ$ の中の +、- の表記は絵素の電氣的極性 (対向電極の電位に対して絵素電極 (副絵素電極) の電位が高い場合には +、低い場合には -) を示している。

30

40

【 0 0 1 4 】

図 10 (a) は図 6 の配置に従った場合であり、図 10 (b) は上述の好ましい配置に従った場合である。図 10 (a) では中間調表示状態で輝度の高い副絵素は市松状に配置されており (絵素と輝度の高い副絵素の輝度の重心は一致していないが、画面内での分散性は高い状態で配置されており)、輝度の高い副絵素の内表示極性が + 或いは - 何れかに注目すると行方向にライン状に配置されている。即ち、輝度の高い副絵素の配置はライン反転の状態を呈している。これに対して、図 10 (b) では、輝度の高い副絵素は絵素の中心に配置されており (絵素と輝度の高い副絵素の輝度の重心が一致しており)、さらに輝度の高い副絵素の表示極性もまた絵素の表示極性と同様のドット反転の形態を示してい

50

る。これらの状況から、副絵素の配置に関しては図 10 (a) よりも、図 10 (b) の方がより好ましいと考えられる。

【 0 0 1 5 】

さらに、副絵素の形状は長方形に限定されない。特に、MVAモードの場合にはリブ或いはスリットに沿って分割する構造、即ち三角形、ひし形等であっても良く、この場合パネル開口率の点で好ましい(図 10 (c) 参照)。

【 0 0 1 6 】

TFT 16 a および TFT 16 b のゲート電極は共通の(同一の)走査線 12 に接続され、ソース電極は共通の(同一の)信号線 14 に接続されている。補助容量 22 a、22 b は、それぞれ補助容量配線(CSバス・ライン) 24 a および補助容量配線 24 b に接続されている。

10

【 0 0 1 7 】

補助容量 22 a および 22 b は、それぞれ副絵素電極 18 a および 18 b に電氣的に接続された補助容量電極と、補助容量配線 24 a および 24 b に電氣的に接続された補助容量対向電極と、これらの間に設けられた絶縁層(不図示)によって形成されている。補助容量 22 a および 22 b の補助容量対向電極は互いに独立しており、それぞれ補助容量配線 24 a および 24 b から互いに異なる補助容量対向電圧が供給され得る構造を有している。

【 0 0 1 8 】

さらに、上記図 6 に示す液晶表示装置の駆動信号を図 7 に示す。図 7 において、(a) は信号線 14 の電圧波形 V_s 、(b) は補助容量配線 24 a の電圧波形 V_{csa} 、(c) は補助容量配線 24 b の電圧波形 V_{csb} 、(d) は走査線 12 の電圧波形 V_g 、(e) は副絵素電極 18 a の電圧波形 V_{1ca} 、(f) は、副絵素電極 18 b の電圧波形 V_{1cb} をそれぞれ示している。また、図中の破線は、対向電極(図 6 では図示せず)における電圧波形 $COMMON(V_{com})$ を示している。

20

【 0 0 1 9 】

先ず、時刻 T_1 のとき、 V_g の電圧が V_{gL} から V_{gH} に変化することにより、TFT 16 a と TFT 16 b とが同時に導通状態(オン状態)となり、副絵素電極 18 a、18 b に信号線 14 の電圧 V_s が伝達され、副絵素 10 a、10 b が充電される。同様にそれぞれの副絵素の補助容量 22 a、22 b にも信号線 14 からの充電がなされる。

30

【 0 0 2 0 】

次に、時刻 T_2 のとき、走査線 12 の電圧 V_g が V_{gH} から V_{gL} に変化することにより、TFT 16 a と TFT 16 b とが同時に非導通状態(OFF状態)となることで副絵素 10 a、10 b および補助容量 22 a、22 b への充電が終了し、副絵素 10 a、10 b、補助容量 22 a、22 b はすべて信号線 14 と電氣的に絶縁される。なお、この直後、TFT 16 a、TFT 16 b の有する寄生容量等の影響による引き込み現象のために、それぞれの副絵素電極 18 a、18 b の電圧 V_{1ca} 、 V_{1cb} は概ね同一の電圧 V_d だけ低下し、

$$V_{1ca} = V_s - V_d$$

$$V_{1cb} = V_s - V_d$$

40

となる。また、このとき、それぞれの補助容量配線 24 a、24 b の電圧 V_{csa} 、 V_{csb} は、

$$V_{csa} = V_{com} - V_d$$

$$V_{csb} = V_{com} + V_d$$

である。

【 0 0 2 1 】

時刻 T_3 では、補助容量 22 a に接続された補助容量配線 24 a の電圧 V_{csa} が $V_{com} - V_d$ から $V_{com} + V_d$ に変化し、補助容量 22 b に接続された補助容量配線 24 b の電圧 V_{csb} が $V_{com} + V_d$ から $V_{com} - V_d$ に変化する。補助容量配線 24 a および 24 b のこの電圧変化に伴い、それぞれの副絵素電極の電圧 V_{1ca} 、 V_{1cb}

50

1 c b は、

$$V_{1ca} = V_s - V_d + 2 \times K \times V_{ad}$$

$$V_{1cb} = V_s - V_d - 2 \times K \times V_{ad}$$

へ変化する。但し、 $K = C_{CS} / (C_{LC}(V) + C_{CS})$ である。ここで、 $C_{LC}(V)$ は、副絵素 10 a、10 b における液晶容量の静電容量値であり、 $C_{LC}(V)$ の値は、副絵素 10 a、10 b の液晶層に印加される実効電圧 (V) に依存する。また、 C_{CS} は、補助容量 22 a 及び 22 b の静電容量値である。

【0022】

時刻 T4 では、 V_{csa} が $V_{com} + V_{ad}$ から $V_{com} - V_{ad}$ へ、 V_{csb} が $V_{com} - V_{ad}$ から $V_{com} + V_{ad}$ へ変化し、 V_{1ca} 、 V_{1cb} もまた、

10

$$V_{1ca} = V_s - V_d + 2 \times K \times V_{ad}$$

$$V_{1cb} = V_s - V_d - 2 \times K \times V_{ad}$$

から、

$$V_{1ca} = V_s - V_d$$

$$V_{1cb} = V_s - V_d$$

へ変化する。

【0023】

時刻 T5 では、 V_{csa} が $V_{com} - V_{ad}$ から $V_{com} + V_{ad}$ へ、 V_{csb} が $V_{com} + V_{ad}$ から $V_{com} - V_{ad}$ へ、2 倍の V_{ad} だけ変化し、 V_{1ca} 、 V_{1cb} もまた、

20

$$V_{1ca} = V_s - V_d$$

$$V_{1cb} = V_s - V_d$$

から、

$$V_{1ca} = V_s - V_d + 2 \times K \times V_{ad}$$

$$V_{1cb} = V_s - V_d - 2 \times K \times V_{ad}$$

へ変化する

V_{csa} 、 V_{csb} 、 V_{1ca} 、 V_{1cb} は、上記 T3、T5 における変化を交互に繰り返す。前期 T3、T5 の繰り返しの間隔、あるいは位相は、液晶表示装置の駆動方法 (極性反転方法等) や表示状態 (ちらつき、表示のざらつき感等) を鑑みて適宜設定すればよい (例えば、上記 T3、T5 の繰り返し間隔としては 0.5 H、1 H、或いは 2 H、4 H、6 H、8 H、10 H、12 H、・・・等が設定できる (1 H は 1 水平書き込み時間))。この繰り返しは、次に絵素 10 が書き換えられるとき、すなわち T1 に等価な時間になるまで継続される。従って、それぞれの副絵素電極の電圧 V_{1ca} 、 V_{1cb} の実効的な値は、

30

$$V_{1ca} = V_s - V_d + K \times V_{ad}$$

$$V_{1cb} = V_s - V_d - K \times V_{ad}$$

となる。

【0024】

よって、副絵素 10 a、10 b の液晶層に印加される実効電圧 V_1 、 V_2 は、

$$V_1 = V_{1ca} - V_{com}$$

$$V_2 = V_{1cb} - V_{com}$$

40

すなわち、

$$V_1 = V_s - V_d + K \times V_{ad} - V_{com}$$

$$V_2 = V_s - V_d - K \times V_{ad} - V_{com}$$

となる。

【0025】

従って、副絵素 10 a および 10 b のそれぞれの液晶層に印加される実効電圧の差 $\Delta V_{12} (= V_1 - V_2)$ は、 $\Delta V_{12} = 2 \times K \times V_{ad}$ となり、副絵素 10 a および 10 b のそれぞれに互いに異なる電圧を印加することができる。

【特許文献 1】特開 2004 - 62146 号 (公開日平成 16 年 2 月 26 日)

50

【特許文献2】特許第2983787号（公開日平成6年7月22日）

【発明の開示】

【発明が解決しようとする課題】

【0026】

しかしながら、上記従来の構成では、大型・高精細の液晶表示装置において、表示画面の全面に一定の階調（中間階調）を表示した場合に、横筋状の輝度ムラを発生するといった問題を生じる。この横筋状の輝度ムラの発生原因について、図8および図9を参照して説明すると以下のとおりである。

【0027】

図8は、液晶表示装置における、駆動用ドライバと補助容量配線との配置関係を示す平面図である。 10

【0028】

大型・高精細の液晶表示装置においては、図8に示すように、表示領域の走査線12（図6参照）および信号線14（図6参照）を駆動するために複数のゲートドライバ30及びソースドライバ32を用いることが一般的である。尚、図8においては、走査線12および信号線14の図示を省略している。

【0029】

また、全ての補助容量配線24aは補助容量本線34aに接続されており、補助容量本線34aには数箇所の入力点より電圧Vcsaを入力される。この電圧Vcsaの入力点は、通常、分割配置されたゲートドライバ30の間に設けられる。尚、図8においては、補助容量配線24aに対して、補助容量電圧Vcsaを印加するための構成を図示しているが、補助容量配線24bに対しても、同様の構成によって補助容量電圧Vcsbが印加される。 20

【0030】

ここで、上記図8に示す構成では、電圧Vcsaの入力点（例えばS点）に近い補助容量配線24a（例えばA点）に比べ、電圧Vcsaの入力点から遠い補助容量配線24a（例えばB点）では、補助容量本線の有する電気抵抗および寄生容量による電氣的負荷の影響が大きくなるために、図9に示すように、電圧波形の波形鈍りが大きくなる。尚、図9においては、実線が入力点（S点）に与えられる補助容量配線の駆動波形、破線が入力点に近い補助容量配線24a（A点）における電圧波形、一点鎖線が入力点から遠い補助容量配線24a（B点）における電圧波形を示している。 30

【0031】

そして、このように、各補助容量配線24aにおける電圧波形が入力点からの距離によって異なるものである場合、TFTのゲートがOFFされるタイミングにおいて、各補助容量配線24aの電位が異なるものとなり、このことが横筋状の輝度ムラの発生原因となる。その理由について以下に説明する。

【0032】

前述の図7を用いた説明によればマルチ絵素駆動において液晶層に印加される電圧は信号線の電圧Vsの他に補助容量配線Vcsa或いはVcsbの影響も受ける。Vcsa或いはVcsbの具体的な作用について再度示せば、次の通りである。 40

【0033】

通常、液晶表示装置では、各絵素の液晶層容量はTFT素子を介して信号線の電圧が充電され、充電終了後は次の充電がなされるまで前期信号電圧の値を保持している。これに対して、マルチ絵素駆動の液晶表示装置では、充電終了後（TFT素子がOFF状態となった後）、即ち図7の時刻T2以降CSバスラインの電圧振動（Vcsa或いはVcsb）が補助容量を介して液晶容量の電圧を振動させるため、液晶容量の電圧はCSバスラインの電圧振動の影響を受ける。ここで、重要なのは前記CSバスラインの電圧振動にともなう液晶容量の電圧振動はTFT素子がOFF状態となった時刻、即ち図7の時刻T2でのCSバスラインの電圧を基準として、この基準電圧に対するCSバスライン電圧の増減（振動）が時刻T2での液晶容量の電圧（厳密には、信号線からの充電圧からVdを減じ 50

た電圧)に重畳されることである。即ち、マルチ絵素駆動においてCSバスラインの電圧振動が液晶容量の電圧に与える影響はTFT素子がOFF状態となった時刻、即ち図7の時刻T2でのCSバスラインの電圧に依存しているということである。よって、TFTのゲートがOFFされるタイミングにおいて、各補助容量配線24aの電位が異なる場合、液晶容量の電圧に与えるCSバスラインの振動電圧の影響が異なることとなり、結果、液晶層に印加される電圧が異なるために横筋状の輝度ムラが発生することになる。

【0034】

本発明は、上記の問題点に鑑みてなされたものであり、その目的は、マルチ絵素駆動を行う液晶表示装置において、横筋状の輝度ムラ発生を防止することにある。

【課題を解決するための手段】

10

【0035】

本発明に係る液晶表示装置は、上記課題を解決するために、1つの表示絵素が、それぞれ異なる輝度にて表示可能な複数の副絵素に分割されている液晶表示装置において、

1つの表示絵素内に含まれる各副絵素は、それぞれが独立して電圧信号を印加可能な補助容量配線に接続されており、これらの補助容量配線への印加電圧を異ならせることで、各副絵素の輝度を異ならせるものであると共に、各副絵素と信号線との間に接続されるスイッチング素子のOFFタイミングは、全ての補助容量配線(図8に示すA点及びB点)における電位が等しくなる位相タイミングに一致させられることを特徴としている。

【0036】

上述する、1つの表示絵素がそれぞれ異なる輝度にて表示可能な複数の副絵素に分割されている液晶表示装置(マルチ絵素駆動)では、1つの表示絵素内に含まれる各副絵素は、それぞれが独立して電圧信号を印加可能な補助容量配線に接続されており、これらの補助容量配線への印加電圧を異ならせることで、各副絵素の輝度を異ならせるようになっている。しかしながら、上記補助容量配線における電圧波形は、印加される電圧信号の入力点(通常、数箇所)からの距離によって信号の鈍りに差が生じる。このため、各副絵素と信号線との間に接続されるスイッチング素子をOFFする時点(すなわち、各絵素が信号線と遮断され、絵素への充電量が決定する時点)での補助容量配線の電位のばらつきが、各絵素への充電量のばらつきを生じさせ、横筋状の輝度ムラの原因となっていた。

20

【0037】

これに対し、上記の構成によれば、各副絵素と信号線との間に接続されるスイッチング素子のOFFタイミングは、全ての補助容量配線における電位が等しくなる位相タイミングに一致させられることにより、各走査ラインに接続される絵素の充電量のばらつきをなくすることができ、上記輝度ムラの発生を防止することができる。

30

【0038】

また、上記液晶表示装置において、上記補助容量配線に印加される電圧信号は、4値信号であることが好ましく、さらには、 $V_{HH} > V_H > V_L > V_{LL}$ の関係を満たす4値の電圧 V_{HH} 、 V_H 、 V_{LL} 、 V_L がこの順序で周期的に変化する信号であることがより好ましい。

【0039】

上記の構成によれば、全ての補助容量配線における電位が等しくなる位相タイミング付近、すなわち、電圧波形の鈍りの小さい補助容量配線における電圧波形と電圧波形の鈍りの大きい補助容量配線における電圧波形との交点付近において、電圧の変位を緩やかにすることができる。これにより、各副絵素と信号線との間に接続されるスイッチング素子のOFFタイミングのタイミングマージンを広く取ることができ、そのタイミング制御が容易になる。

40

【発明の効果】

【0040】

本発明によれば、マルチ絵素駆動を行う液晶表示装置において、補助容量配線における電圧波形の鈍り方の差に起因する、各絵素への充電量のばらつきを防止し、横筋状の輝度ムラを防止することができる。

50

【発明を実施するための最良の形態】

【0041】

〔実施の形態1〕

本発明の一実施形態について図1に基づいて説明すると以下の通りである。尚、本実施の形態に係る液晶表示装置はマルチ絵素駆動を行うものであるが、その駆動信号に特徴があるものであり、装置の構成自体は従来の液晶表示装置の構成（すなわち図6および図8に示す構成）と同じものとすることができる。このため、本実施の形態では、液晶表示装置の構成は図6および図8に示される構成と同じであるとし、これらの図面の参照符号を用いて説明を行う。

【0042】

10

先ず、本実施の形態に係る液晶表示装置の駆動信号において、上述した図7に示す駆動信号と異なる点は、走査線12における走査信号（電圧波形 V_g ）のOFFタイミングを基準として、補助容量配線24aおよび24bへの入力信号（電圧波形 V_{csa} および V_{csb} ）の位相を制御する点にある。すなわち、図7（a）に示す信号線14の電圧波形 V_s 、図7（d）に示す走査線12の電圧波形 V_g の関係は従来と同じである。

【0043】

本実施の形態に係る液晶表示装置において、横筋状の輝度ムラ発生の防止手法を、図1を参照して以下に説明する。図1において、（a）は、入力点（図8、S点）に与えられる補助容量配線の駆動波形（図中、実線にて示す）、入力点に近い補助容量配線24a（図8、A点）における電圧波形（図中、破線にて示す）、および入力点から遠い補助容量配線24a（図8、B点）における電圧波形（図中、一点鎖線にて示す）を示している。また、図1において、（b）は比較のために示した走査信号であって図7（d）の V_g に対応している。（c）は（b）の走査信号でTFT素子がOFFされた場合に、（a）の破線、或いは一点鎖線で示す補助容量配線の振動電圧が液晶層の絵素電極に重畳される電圧波形であって、図7の（f）に対応している。（d）は、本実施の形態に係る液晶表示装置の走査信号である。（e）は（d）の走査信号でTFT素子がOFFされた場合に、（a）の破線、或いは一点鎖線で示す補助容量配線の振動電圧が液晶層の絵素電極に重畳される電圧波形であって、図7の（f）に対応している。

20

【0044】

尚、図1では便宜上、一つの補助容量電圧波形に対して2種類の走査線信号波形を示したが、実際の液晶表示装置では走査信号波形は信号線電圧波形 V_s に連動して決定されるものであり、走査信号波形を変更することはできない。従って、前述した走査信号のOFFタイミングを基準とした補助容量配線の電圧波形の位相の最適化を行う際には補助容量配線の電圧の位相を変更して行う。

30

【0045】

先ずは、図1（b）に示す走査信号によって駆動制御を行った場合について考察する。図1（b）に示す走査信号を用いた場合、ある走査線12における走査信号をOFFすることにおいて、この走査線12に接続される全ての絵素は信号線14から遮断され、充電量が決定される。また、この走査信号のOFFタイミングにおいては、入力点に近い補助容量配線24aと入力点から遠い補助容量配線24aとでは、その電位が V_α だけ異なっている。このとき、図1（c）によれば補助容量配線の振動電圧が重畳された後の絵素電極の実効電圧もまた、破線（入力点に近い補助容量配線24aに対応する絵素電極の電圧）と一点鎖線（入力点から遠い補助容量配線24aに対応する絵素電極の電圧）とでは、その実効的な電圧（各々破線及び一点鎖線の直線で示す電圧）値が V_α だけ異なっている。よって、補助容量配線の電位の違い V_α は、各走査ラインに接続される副絵素の液晶容量に印可される電圧差、即ち副絵素の輝度差として反映されるため、横筋状の輝度ムラの原因となる。

40

【0046】

一方、図1（a）においても示されているように、入力点に近い補助容量配線24aにおける電圧波形（破線）と、入力点から遠い補助容量配線24aにおける電圧波形（一点

50

鎖線) とには、各反転周期の間に 1 箇所の交点、即ち前記 V_{α} がゼロとなるタイミングが存在する。そして、本実施の形態に係る液晶表示装置では、図 1 (d) に示すように、これらの電圧波形の交点、すなわち、補助容量配線の電位が等しくなる位相タイミングを、各走査信号の OFF タイミングに一致させることを特徴としている。このとき、図 1 (e) によれば補助容量配線の振動電圧が重畳された後の絵素電極の実効電圧は破線 (入力点に近い補助容量配線 2 4 a に対応する絵素電極の電圧) 及び一点鎖線 (入力点から遠い補助容量配線 2 4 a に対応する絵素電極の電圧) のようになり、その実効的な電圧 (各々破線及び一点鎖線の直線で示す電圧 (両直線は重なっている)) 値は一致する。然るに、前記横筋状の輝度ムラは発生しない。

【 0 0 4 7 】

10

以上のように、本発明に係る液晶表示装置では、図 1 (a) および (c) に示す関係のように、走査信号の OFF タイミングを補助容量配線の電位が等しくなる位相タイミングに一致させることによって、各走査ラインに接続される副絵素の液晶容量に印可される電圧差をなくすることができ、横筋状の輝度ムラの発生を防止することができる。

【 0 0 4 8 】

〔実施の形態 2〕

本発明の変形例を実施の形態 2 において説明する。上記実施の形態 1 では、補助容量配線を駆動するための信号において 2 値の振動電圧を用い、その振動の位相を制御しているが、この構成を実際の液晶表示装置に適用するにあたっては、以下のような課題が存在する。

20

【 0 0 4 9 】

すなわち、図 1 (a) から明らかなように、入力点に近い補助容量配線 2 4 a における電圧波形 (破線) と、入力点から遠い補助容量配線 2 4 a における電圧波形 (一点鎖線) との交点付近においては、電圧波形の傾斜が大きい。この場合、走査信号の立下りによる T F T のゲート OFF タイミングが上記交点から少しでもずれると、各補助容量配線において電位の差が発生し、結果、横筋状のムラが発生する。即ち、補助容量配線の電位が等しくなる位相タイミングを制御するためのタイミングマージンが極めて狭い。具体的に、発明者等が大型高精細の液晶表示装置を用いて検討した結果では、上記輝度ムラを解消できるタイミングのタイミングマージンは $0.12 \mu s$ 程度であった。

【 0 0 5 0 】

30

このように補助容量配線の電位が等しくなる位相タイミングのタイミングマージンが極めて狭い場合、各液晶表示装置の特性ばらつきを考慮すると、ゲート OFF タイミングを上記タイミングマージン内に合わせ込むための調整工程が不可欠となり、生産性を低下させるといった問題が生じる。また、補助容量配線の電位が等しくなる位相タイミングを上記タイミングマージン内に調整した後でも、装置の使用環境 (温度等) によって前記タイミングが変動し、輝度ムラの発生が防止しきれなくなるといった可能性もある。

【 0 0 5 1 】

これに対し、本実施の形態 2 に係る液晶表示装置は、輝度ムラを解消できるゲート OFF タイミングのタイミングマージンを広げることで、上記不具合を解消するための構成に特徴を有するものである。このため、本実施の形態 2 に係る液晶表示装置では、図 2 に示すように、補助容量配線を駆動するための信号において 4 値の振動電圧を用いることを特徴とする。すなわち、本実施の形態 2 では、補助容量配線を駆動するための信号は、 V_{HH} , V_H , V_{LL} , V_L ($V_{HH} > V_H > V_L > V_{LL}$) の 4 値が、この順序で変化するものである。尚、図 2 においても、入力点 (図 8、S 点) に与えられる補助容量配線の駆動波形を実線にて示し、入力点に近い補助容量配線 2 4 a (図 8、A 点) における電圧波形を破線にて示し、入力点から遠い補助容量配線 2 4 a (図 8、B 点) における電圧波形を一点鎖線にて示す。

40

【 0 0 5 2 】

補助容量配線を駆動するための信号を、上記図 2 に示すような 4 値信号とした場合、入力点 (図 8、S 点) に近い補助容量配線 2 4 a (図 8、a 点) における電圧波形と入力点

50

から遠い補助容量配線 24 a (図 8、b 点)における電圧波形との交点を、電圧 V H H と V H との間、および電圧 V L L と V L との間に設定することができる。

【0053】

なぜならば、入力点に近い側の補助容量配線 24 a の電圧波形の変化は入力点に近い側の補助容量配線 24 a の電圧変化に比べて急峻であり、単位時間当たりの電圧の立ち上がり量、立下り量のいずれも大きい。したがって、V L から V H H への電圧変化(立ち上がり方向の電圧変化)が終了する時点では入力点に近い側の補助容量配線 24 a の電圧波形(図中破線で表示)が入力点から遠い補助容量配線 24 a (図中一点鎖線で表示)よりも高い電圧まで到達し、その後 V H H から V H への電圧変化(立下り方向の変化)が終了する時点では入力点に近い側の補助容量配線 24 a の電圧波形(図中破線で表示)を入力点から遠い補助容量配線 24 a (図中一点鎖線で表示)よりも低い電圧まで到達させることができる。即ち、V H H から V H への電圧変化(立下り変化)の過程で入力点から遠い側の補助容量配線 24 a (図中一点鎖線で表示)と入力点に近い側の補助容量配線 24 a との電圧波形(図中破線で表示)が交差する。そして、この交点付近においては、電圧波形の傾斜が図 1 に示すような 2 値信号を用いる場合に比べて小さくなり、ゲート O F F タイミングを制御するためのタイミングマージンが広がる。

10

【0054】

なぜならば、マルチ絵素駆動において液晶層へ印可される電圧に対する補助容量配線上の振動電圧波形の影響を一定とした場合、図 9 に示した 2 値信号波形での電圧変化量(振幅)に比べて、図 2 に示す 4 値波形を用いた場合の V H H から V H への電圧変化が(前記破線と一点鎖線の電圧波形の交差点を生じる電圧変化領域の電圧変化量)が小さい。然るに、前記電圧波形の交差点付近の時刻での電圧の傾斜は、図 9 の 2 値信号波形を用いるものに比して図 2 の 4 値波形を用いるものの方が緩やかとなる。

20

【0055】

本願発明者が、前記実施の形態 1 と同一の大型高精細の液晶表示装置を用いて、且つ同一の評価基準で検討を行った結果、輝度ムラを解消できるタイミングマージンは、実施形態 1 の 2 値信号を用いる場合の $0.12 \mu s$ に比べて 10 倍程度広い $1.2 \mu s$ 程度まで広がることを確認された。

【0056】

このように、本実施の形態 2 に係る液晶表示装置では、タイミングマージンを広くすることで、補助容量配線の電位が等しくなる位相タイミングを上記タイミングマージン内に合わせ込むための調整工程を省略でき、生産性の低下といった問題を回避できる。装置の使用環境(温度等)によって充電特性等が変動しても、輝度ムラの防止効果を損なわないようにすることができる。

30

【0057】

以下に、上記駆動波形の好適例についてさらに詳細に説明する。図 3 に示すように、本実施の形態 2 において、補助容量配線の駆動信号における電圧 V L から電圧 V H H への立ち上がりの電位変化量を R 1、電圧 V H から電圧 V L L への立ち下りの電位変化量を D 1、電圧 V H H から電圧 V H への立ち下りの電位変化量を D 2 ($< D 1$)、電圧 V L L から電圧 V L への立ち上がりの電位変化量を R 2 ($< R 1$)とする。尚、電位変化量 R 1、R 2、D 1、D 2 は、電位変化の前後における電位差の絶対値を示すものとする。

40

【0058】

ここで、本発明の効果を定量的に評価する指標として $D 2 / R 1$ を用いる。尚、本実施の形態では、R 1 と D 1 との電圧変化量は等しいものとし、R 2 と D 2 との電圧変化量は等しいものとした。また、従来の 2 電位波形の場合には、R 2 および D 2 はそれぞれ 0 であるとして $D 2 / R 1 (= R 2 / D 1) = 0$ とした。また、上記指標である $D 2 / R 1$ を決定したとしても、R 1、R 2、D 1、D 2 の値は一意に決まるものではないため、振幅 4 V p p の 2 電位波形を用いた場合に $64 / 255$ の輝度が同一となるように、即ち補助容量配線の振幅波形の重畳による絵素電圧変化量が一定となるように調整した。無論、スジ状輝度ムラの評価も $64 / 255$ 階調にて行った。さらに、4 値電圧波形における V H

50

H、VH、VL、VLLの各電圧の印加時間は何れも同一の時間とした。

【0059】

図3は、上記指標D2/R1と、輝度ムラを防止できるタイミングマージンとの関係を示すグラフである。このグラフは、指標D2/R1を変化させた複数種類の信号にて実験的に求めた結果を示すグラフであり、輝度ムラの防止は表示画面の目視結果によって判断した。

【0060】

図3より、指標D2/R1を大きくすることにより、輝度ムラを防止できるタイミングマージンが広がっていることが分かる。すなわち、タイミングマージンができる限り広くするためには、指標D2/R1の値を適切に設定することが有効であることが示唆される。具体的には、D2/R1の値が0以上で効果があり、0.2以上でその効果が顕著となり、0.5以上で大きな効果が得られることがわかる。発明者等の実験ではD2/R1を0~0.6の範囲で変化させて実験を行った(図中●が実験点)、この範囲で最大の効果が得られたのはD2/R1=0.6であった。尚、実験でD2/R1を0~0.6の範囲としたのは駆動回路の出力電圧の範囲に依存するものであって、本発明にかかわる本質的な制限によるものではない。

10

【0061】

尚、図3においては、実際に実験を行った指標D2/R1の範囲(図中、●で示す)では、指標D2/R1を大きくすることでタイミングマージンが広がっているが、指標D2/R1をさらに大きくした場合には、タイミングマージンが小さくなることが予想される。なぜならば、D2/R1の値が大きくなるとD2(或いはR2)による電圧変化量が大きくなり、図2に示した破線と一点鎖線との交点付近の波形の傾斜が再び急峻になると予測されるからである。

20

【0062】

図4には、図3の実験において補助容量配線の振幅波形の重畳による絵素電圧変化量が一定となるように調整した際のVHH、VH、VL、VLLの値を示してある。図4によれば、本発明の効果が得られる条件であるVHH>VH>VL>VLLなる関係が成立するのはD2/R1の値が概ね0~1の範囲である。

【0063】

しかるに、図3及び図4の結果から、本発明の効果が得られるのはD2/R1の値が0以上1以下であり、本発明の効果が顕著に得られるのはD2/R1の値が0.2以上1以下であり、本発明のより著しい効果がえられるのはD2/R1の値が0.5以上1以下であることがわかる。

30

【0064】

尚、本実施形態では4値電圧波形におけるVHH、VH、VL、VLLの各電圧の印加時間は何れも同一の時間としたが、本発明の効果はこれに制限されるものではない。但し、VHH、VH、VL、VLLの各電圧の印加時間は何れも同一の時間とする、即ち補助容量配線24aとの電圧波形がR1(或いはD1)の電圧変化に応答する時間とD2(或いはR2)に응答する時間を等しくすることが、好ましい条件である。以下、図4を参照しつつ、その理由について示す。R1(或いはD1)の電圧変化に응答する時間がD2(或いはR2)に응答する時間に比して短かくなると、R1(或いはD1)による電圧変化により補助容量配線上の電圧がVH以上(或いはVL以下)の電圧まで到達しない事態が発生し、この場合には本発明の作用であるD2(或いはR2)の電圧変化に응答する際に入力点に近い側の補助容量配線24aの電圧波形(図中破線で表示)が入力点から遠い補助容量配線24a(図中一点鎖線で表示)が交差するといった現象が生じなくなる。逆に、D2(或いはR2)の電圧変化に응答する時間がR1(或いはD1)に응答する時間に比して短い場合には、補助容量配線上の電圧がD2(或いはR2)による電圧変化に응答する時間が短くなるため、本発明の作用であるD2(或いはR2)の電圧変化に응答する際に入力点に近い側の補助容量配線24aの電圧波形(図中破線で表示)が入力点から遠い補助容量配線24a(図中一点鎖線で表示)が交差するといった現象が生じなくなる

40

50

。よって、本発明ではV H H、V H、V L、V L Lの各電圧の印加時間は何れも同一の時間とする、即ち補助容量配線2 4 aとの電圧波形がR 1（或いはD 1）の電圧変化に応答する時間とD 2（或いはR 2）に応答する時間を等しくすることが好ましい。

【0065】

尚、本発明に係る液晶表示装置において、副絵素の分割数は2つに限定されるものではなく、3つ以上でも良い。また、副絵素の形状や分割における面積比も特に限定されるものではない。例えば、表示画面の画質においては、副絵素の形状は矩形形状でないことが好ましい場合もあり、視野角改善の効果においては、分割比は均等分割とするよりも表示輝度の高い絵素の面積を小さくする分割とするほうが好ましい。

【図面の簡単な説明】

10

【0066】

【図1】本発明の実施形態を示すものであり、図1（a）は補助容量配線への印加電圧信号および電圧波形を示し、図1（b）は比較のための走査信号を示し、図1（c）は本発明の走査信号を示す。

【図2】補助容量配線への印加電圧信号を4値信号とした場合の、上記印加電圧信号と補助容量配線における電圧波形の鈍り具合を示す波形図である。

【図3】指標R 2 / R 1と、輝度ムラを防止できるタイミングマージンとの関係を示すグラフである。

【図4】指標R 2 / R 1と、図3の実験において補助容量配線の振幅波形の重畳による絵素電圧変化量が一定となるように調整した際のV H H、V H、V L、V L Lとの関係を示すグラフである。

20

【図5】通常駆動とマルチ絵素駆動とにおける階調 - 輝度特性を示すグラフである。

【図6】マルチ絵素駆動を行う液晶表示装置の絵素構造を示す図である。

【図7】マルチ絵素駆動を行う液晶表示装置において、従来の駆動信号を示すの波形図である。

【図8】マルチ絵素駆動を行う液晶表示装置において、補助容量配線の配設構成を示す平面図である。

【図9】補助容量配線における電圧波形の鈍り具合を示す波形図である。

【図10】図10（a）、（b）は複数の絵素に渡る副絵素の配置例、図10（c）副絵素の形状例を示す平面図である。

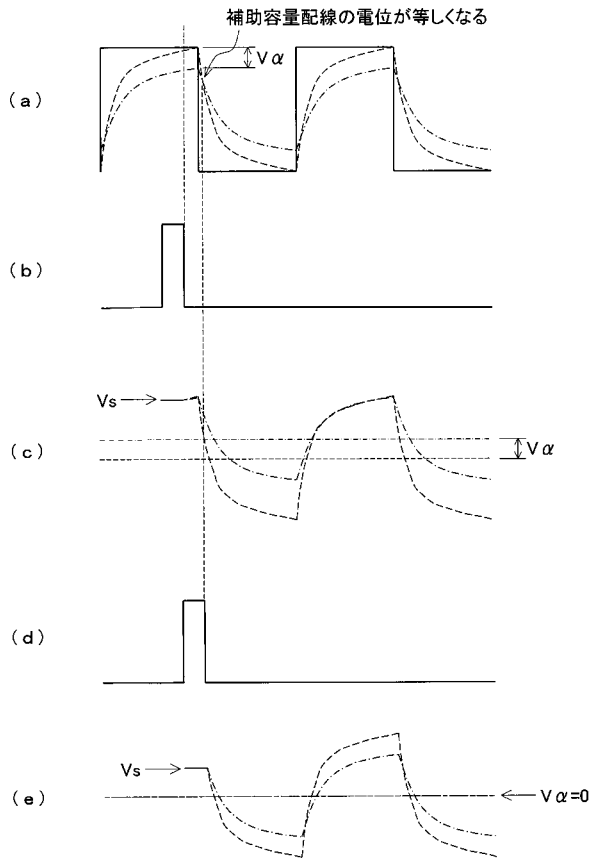
30

【符号の説明】

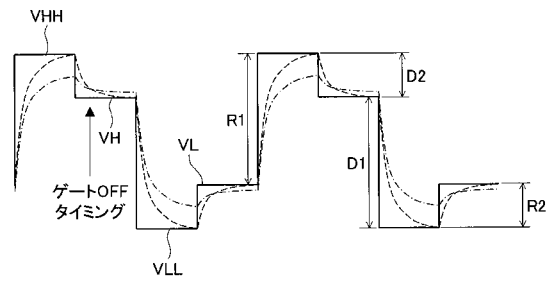
【0067】

1 0	絵素（表示絵素）
1 0 a , 1 0 b	副絵素
1 2	走査線
1 4	信号線
1 6 a , 1 6 b	T F T（スイッチング素子）
2 4 a , 2 4 b	補助容量配線
3 4 a	補助容量本線

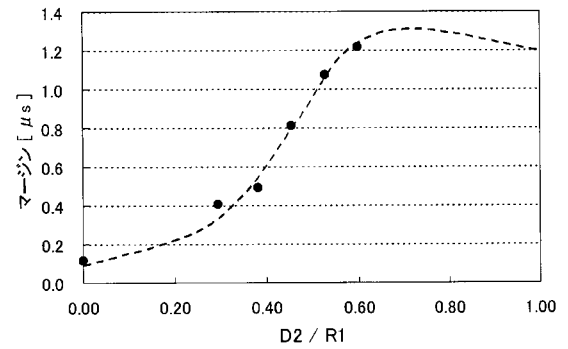
【図 1】



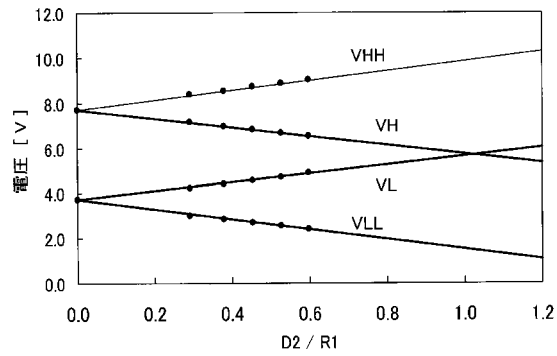
【図 2】



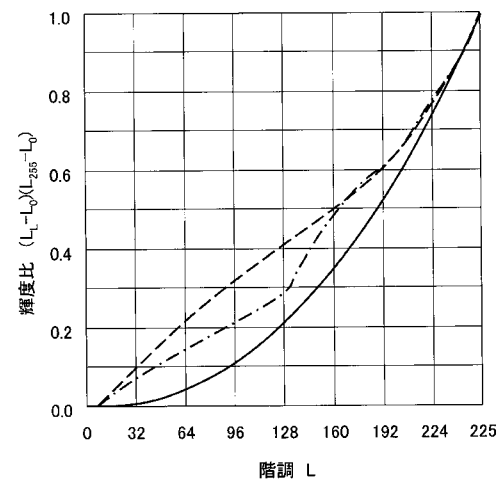
【図 3】



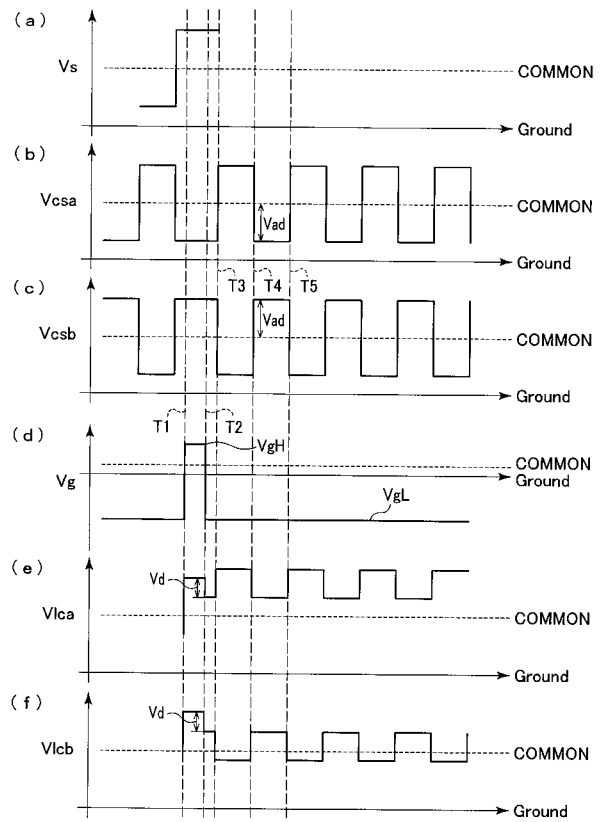
【図 4】



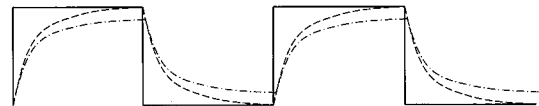
【図 5】



【 図 7 】

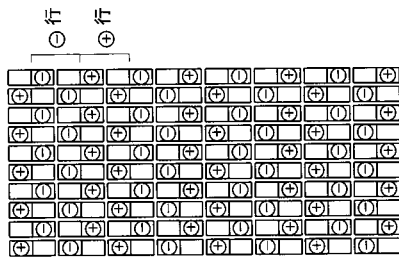


【 図 9 】

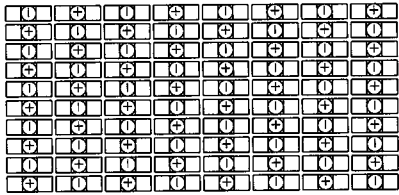


【図 10】

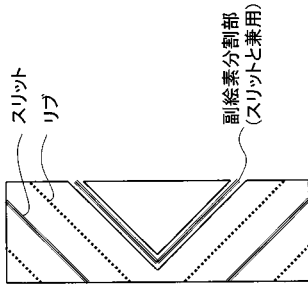
(a)



(b)



(c)



 フロントページの続き

(51) Int.Cl.

F I

テーマコード (参考)

G 0 9 G	3/20	6 2 4 E
G 0 9 G	3/20	6 4 1 C
G 0 9 G	3/20	6 4 1 G
G 0 9 G	3/20	6 4 1 K
G 0 9 G	3/20	6 4 2 A
G 0 9 G	3/20	6 8 0 G

F ターム(参考) 2H093 NA34 NC03 NC16 NC34 NC35 ND06 ND07 ND09 ND34
 5C006 AA12 AA16 AA17 AC25 AF52 AF71 BB16 BC02 BC03 BC06
 BC22 BF43 FA16 FA22 FA26 FA37 FA55
 5C080 AA10 BB05 DD05 DD20 EE29 FF11 JJ02 JJ03 JJ04 JJ05

专利名称(译)	液晶表示装置		
公开(公告)号	JP2006039130A	公开(公告)日	2006-02-09
申请号	JP2004217589	申请日	2004-07-26
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
[标]发明人	下敷領文一		
发明人	下敷領 文一		
IPC分类号	G09G3/36 G02F1/133 G09G3/20		
CPC分类号	G09G3/3655 G09G3/3614 G09G2300/0426 G09G2300/0443 G09G2300/0447 G09G2300/0876 G09G2310/06 G09G2320/0223 G09G2320/028		
FI分类号	G09G3/36 G02F1/133.575 G09G3/20.612.E G09G3/20.622.D G09G3/20.624.A G09G3/20.624.E G09G3/20.641.C G09G3/20.641.G G09G3/20.641.K G09G3/20.642.A G09G3/20.680.G		
F-TERM分类号	2H093/NA34 2H093/NC03 2H093/NC16 2H093/NC34 2H093/NC35 2H093/ND06 2H093/ND07 2H093/ND09 2H093/ND34 5C006/AA12 5C006/AA16 5C006/AA17 5C006/AC25 5C006/AF52 5C006/AF71 5C006/BB16 5C006/BC02 5C006/BC03 5C006/BC06 5C006/BC22 5C006/BF43 5C006/FA16 5C006/FA22 5C006/FA26 5C006/FA37 5C006/FA55 5C080/AA10 5C080/BB05 5C080/DD05 5C080/DD20 5C080/EE29 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ05 2H093/NC40 2H193/ZA04 2H193/ZA07 2H193/ZB14 2H193/ZC20 2H193/ZD32 2H193/ZF03		
代理人(译)	木岛隆一 金子 一郎		
其他公开文献	JP4275588B2		
外部链接	Espacenet		

摘要(译)

解决的问题：为了防止在进行多像素驱动的液晶显示装置中产生横条纹状的亮度不均。当所有辅助电容线中的电势相等时，连接在每个子像素和信号线之间的开关元件的栅极截止定时与相位定时匹配。[选型图]图1

