

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2005-309428

(P2005-309428A)

(43) 公開日 平成17年11月4日(2005.11.4)

(51) Int.Cl.⁷

G09G 3/36
G02F 1/133
G09G 3/20

F I

G09G 3/36
G02F 1/133 505
G09G 3/20 612A
G09G 3/20 670D

テーマコード (参考)

2H093
5C006
5C080

審査請求 有 請求項の数 21 O L (全 12 頁)

(21) 出願番号 特願2005-107577 (P2005-107577)
(22) 出願日 平成17年4月4日(2005.4.4)
(31) 優先権主張番号 93111203
(32) 優先日 平成16年4月22日(2004.4.22)
(33) 優先権主張国 台湾 (TW)

(71) 出願人 599002238
聯詠科技股▲ふん▼有限公司
台湾台湾省新竹科學園區新竹縣創新一路 1
3 號 2 樓
(74) 代理人 100082670
弁理士 西脇 民雄
(72) 発明者 周 文彬
台湾新竹市武陵路 2 7 1 巷 5 7 弄 1 1 號 6
樓
(72) 発明者 徐 世斌
台湾台南市西區湖美街 1 0 1 巷 2 0 號
(72) 発明者 江 明達
台湾宜蘭縣羅東鎮純精路一段 3 8 號
F ターム(参考) 2H093 NC35 NC58 NC59 NC62 ND12

最終頁に続く

(54) 【発明の名称】 放電回路およびその方法、並びに液晶ディスプレイの放電回路およびその方法

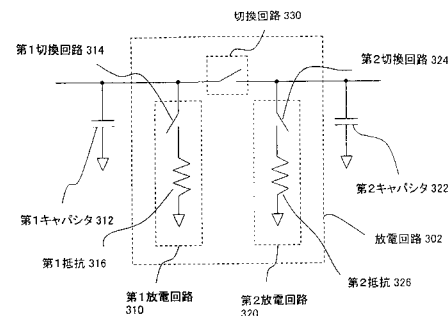
(57) 【要約】

【目的】 液晶ディスプレイの電源が突然停止した時、液晶ディスプレイにおける残留電荷を高速で放電させ、液晶ディスプレイの放電時間を短縮するとともに、黒い線の発生を排除することができる放電回路とその方法を提供すること。

【解決手段】

この発明が提供する放電回路とその方法は、液晶ディスプレイにおいて、第 1 キャパシタに接続された第 1 放電回路と、第 2 キャパシタに接続された第 2 放電回路と、前記第 1 キャパシタおよび前記第 2 キャパシタに接続された切換回路とを含み、前記放電回路を起動あるいは停止させる放電信号を提供する。

【選択図】 図 3 a



【特許請求の範囲】

【請求項 1】

第 1 キャパシタに接続された第 1 放電回路と、
第 2 キャパシタに接続された第 2 放電回路と、
前記第 1 キャパシタおよび前記第 2 キャパシタに接続された切換回路と、
前記放電回路を起動あるいは停止させる放電信号とを含み、
前記放電信号が前記放電回路を起動させる時、前記第 1 放電回路を介して前記第 1 キャパシタが放電するように前記切換回路をオープンして前記第 1 放電回路を起動させるとともに、前記第 2 放電回路を介して前記第 2 放電キャパシタが放電するように前記第 2 放電回路を起動させ、

10

前記放電回路を停止させる時、前記切換回路をクローズして、前記第 1 キャパシタおよび前記第 2 キャパシタが共にショートするように、前記第 1 放電回路および前記第 2 放電回路を停止させることを特徴とする放電回路。

【請求項 2】

前記電源が変化する時、前記放電信号を生成する電源検出装置を更に含むことを特徴とする請求項 1 記載の放電回路。

【請求項 3】

能動スイッチ素子および受動スイッチ素子のうちの一つを含むことを特徴とする請求項 1 記載の放電回路。

【請求項 4】

20

前記切換回路は、金属酸化半導体 (MOS) および二極式接合トランジスタ (BJT) のうちの一つを含むことを特徴とする請求項 1 記載の放電回路。

【請求項 5】

前記第 1 放電回路は、第 1 切換回路および第 1 抵抗を含み、前記第 2 放電回路は、第 2 切換回路および第 2 抵抗を含むことを特徴とする請求項 1 記載の放電回路。

【請求項 6】

前記第 1 抵抗あるいは前記第 2 抵抗は、回路中の寄生の抵抗あるいは実際に形成された抵抗を含むことを特徴とする請求項 5 記載の放電回路。

【請求項 7】

前記第 1 切換回路は、能動スイッチ素子あるいは受動スイッチ素子のうちの一つを含み、前記第 2 切換回路は、能動スイッチ素子あるいは受動スイッチ素子のうちの一つを含むことを特徴とする請求項 5 記載の放電回路。

30

【請求項 8】

前記第 1 切換回路は、金属酸化半導体 (MOS) および二極式接合トランジスタ (BJT) のうちの一つを含み、前記第 2 切換回路は、金属酸化半導体 (MOS) および二極式接合トランジスタ (BJT) のうちの一つを含むことを特徴とする請求項 7 記載の放電回路。

【請求項 9】

第 1 キャパシタおよび第 2 キャパシタに提供する放電信号を生成し、
前記放電信号が起動信号である時、前記第 1 キャパシタおよび前記第 2 キャパシタは放電し、

40

前記放電信号が停止信号である時、前記第 1 キャパシタおよび前記第 2 キャパシタを共にショートさせることを特徴とする放電方法。

【請求項 10】

第 1 キャパシタを備える液晶ディスプレイと、
前記液晶ディスプレイの前記第 1 キャパシタに接続された第 1 放電回路と、
第 2 キャパシタに接続された第 2 放電回路と、
前記第 1 キャパシタおよび前記第 2 キャパシタに接続された切換装置と、
前記放電回路を起動あるいは停止させるための放電信号とを含み、
前記放電信号が前記放電回路を起動させる時、前記第 1 放電回路を介して前記

50

第 1 キャパシタが放電するように前記切換回路はオープンして前記第 1 放電回路を起動させるとともに、前記第 2 放電回路を介して前記第 2 放電キャパシタが放電するように前記第 2 放電回路を起動させ、

前記放電回路を停止させる時、前記切換回路はクローズして、前記第 1 キャパシタおよび前記第 2 キャパシタと一緒にショートするように、前記第 1 放電回路および前記第 2 放電回路を停止させることを特徴とする液晶ディスプレイの放電回路。

【請求項 1 1】

前記第 1 キャパシタは、少なくとも前記液晶ディスプレイの寄生キャパシタあるいは外接キャパシタのうちの一つを含むことを特徴とする請求項 1 0 記載の液晶ディスプレイの放電回路。

10

【請求項 1 2】

前記液晶ディスプレイの電源を検出する電源検出装置を含み、前記電源が変化する時、前記放電信号を生成することを特徴とする請求項 1 0 記載の液晶ディスプレイの放電回路。

【請求項 1 3】

前記切換回路は、能動スイッチ素子あるいは受動スイッチ素子の中の一つを含むことを特徴とする請求項 1 0 記載の液晶ディスプレイの放電回路。

【請求項 1 4】

前記切換回路は、金属酸化半導体 (M O S) および二極式接合トランジスタ (B J T) のうちの一つを含むことを特徴とする請求項 1 3 記載の液晶ディスプレイの放電回路。

20

【請求項 1 5】

前記第 1 放電回路は第 1 切換回路および第 1 抵抗を含み、前記第 2 放電回路は第 2 切換回路および第 2 抵抗を含むことを特徴とする請求項 1 0 記載の液晶ディスプレイの放電回路。

【請求項 1 6】

前記第 1 抵抗あるいは前記第 2 抵抗は、回路中の寄生の抵抗あるいは実際に形成された抵抗を含むことを特徴とする請求項 1 5 記載の液晶ディスプレイの放電回路。

【請求項 1 7】

前記第 1 切換回路は、能動スイッチ素子あるいは受動スイッチ素子の中の一つを含むとともに、前記第 2 切換回路は、能動スイッチ素子あるいは受動スイッチ素子の中の一つを含むことを特徴とする請求項 1 5 記載の液晶ディスプレイの放電回路。

30

【請求項 1 8】

前記第 1 切換回路は、金属酸化半導体 (M O S) および二極式接合トランジスタ (B J T) のうちの一つを含むとともに、前記第 2 切換回路は、金属酸化半導体 (M O S) および二極式接合トランジスタ (B J T) のうちの一つを含むことを特徴とする請求項 1 7 記載の液晶ディスプレイの放電回路。

【請求項 1 9】

第 1 キャパシタおよび第 2 キャパシタに提供する放電信号を生成し、

前記放電信号が起動信号である時、前記第 1 キャパシタおよび前記第 2 キャパシタは放電し、

40

前記放電信号が停止信号である時、前記第 1 キャパシタおよび前記第 2 キャパシタと一緒にショートすることを特徴とする液晶ディスプレイの放電方法。

【請求項 2 0】

前記第 1 キャパシタは、少なくとも前記液晶ディスプレイの寄生キャパシタあるいは外接キャパシタのうちの一つを含むことを特徴とする請求項 1 9 記載の液晶ディスプレイの放電方法。

【請求項 2 1】

前記液晶ディスプレイの電源を検出する電源検出装置を含み、前記電源が変化する時、前記放電信号を生成することを特徴とする請求項 1 9 記載の液晶ディスプレイの

50

放電方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、放電回路とその方法に関し、特に、液晶ディスプレイ（Liquid Crystal Display、LCD）の放電回路とその方法に関する。

【背景技術】

【0002】

近年、例えばコンピューターのモニターやテレビ等の電子設備に用いられた表示装置は、大きく発展している。従来の陰極線管（Cathode Ray Tube、CRT）に比較して、液晶ディスプレイは、軽量、薄型であり、面積を大きくも小さくもすることができ、操作電圧が低く、省電力で、放射線がない等の利点を有しているため、近年においては液晶ディスプレイが主流になった。ここ数年流行しているノート型パソコンのモニター、携帯電話のモニター、PDA（Personal Digital Assistance）のモニター等の携帯用電子商品は、液晶モニターのみが、軽量、薄型、小型等の携帯用要件を満たすことができる。

【0003】

従来の液晶ディスプレイは、電源が突然停止した時に内部の集積回路（Integrated Circuit、IC）が動作しないため、X方向のCOM端スキャンラインあるいはY方向のSEG端スキャンラインのある一本のスキャンラインに液晶ディスプレイのスキャン電圧を保持させている。しかしながら、液晶ディスプレイの電圧安定キャパシタはある電圧を維持するため、COM端あるいはSEG端のスキャンラインに残留した電圧は、かなり長時間にわたって維持される。基本的に、この液晶ディスプレイの電圧は、漏電するか放電経路を介することにより消失する。一般的には、残留した電圧が維持される時間において、液晶ディスプレイには既に十分な自乗平均（Root Mean Square、RMS）電圧が累積しており、また、目で見える黒い線が発生する現象が生じる。図1aおよび図1bは、周知の液晶ディスプレイ上において残留電圧が生成した黒い線を示した概略図である。

【0004】

図2は、周知の液晶ディスプレイの放電回路を示す回路図である。LCD駆動IC203は、スイッチトランジスター206および抵抗208を含む。スイッチトランジスター206は、駆動スイッチ204を通過して液晶ディスプレイ201の全てのキャパシタに接続される。スイッチトランジスター206はさらに、外接キャパシタ210にも接続される。液晶ディスプレイ201がこの外接キャパシタ210に接続する目的は、スキャンラインCOMおよびSEG等のスキャン電圧を安定させることであり、通常、外接キャパシタの容量は非常に大きく、基本的には液晶ディスプレイ201におけるキャパシタの1000倍以上である。

【0005】

図2において、液晶ディスプレイ201の電源が停止した時、スイッチトランジスター206がオンするとともに、液晶ディスプレイ201および外接キャパシタ210が抵抗208に接続され、液晶ディスプレイ201のキャパシタおよび外接キャパシタ210の電荷が放電されることにより、上記した黒い線が発生する現象を取除くことができる。

【発明の開示】

【発明が解決しようとする課題】

【0006】

しかし、上述の如き従来技術では、放電した電流は、基本的にはあまり大きくなることができず、制限される必要があり、さらに、外接キャパシタの容量がかなり大きいため、この放電の過程に必要な時間は非常に長く、上記した黒い線が発生する現象を速く取除くことができない。したがって、放電時間を短縮して黒い線を速く取除くことのできる装置および方法が必要とされる。

上記の問題を解決するため、従来の液晶ディスプレイには放電回路を加える必要があり、電源オフ時において、液晶ディスプレイのキャパシタの電荷を高速度で放電させることができ、従って、上記した黒い線が発生する現象を取除くことができる。

【課題を解決するための手段】

【0007】

上記の従来技術の制限に対し、この発明の第1の目的は、放電時間を短縮して、黒い線の発生を取除くことができる放電回路および放電方法を提供することである。

【0008】

この発明の第2の目的は、液晶ディスプレイの放電時間を短縮するとともに、黒い線の発生を取除くことができる液晶ディスプレイの放電回路および方法を提供することである。 10

【0009】

したがって、上記目的の一つを達成するため、この発明は、第1キャパシタに接続された第1放電回路と、第2キャパシタに接続された第2放電回路と、前記第1キャパシタおよび前記第2キャパシタに接続された切換回路と、前記放電回路を起動あるいは停止させる放電信号とを含み、前記放電信号が前記放電回路を起動させる時、前記第1放電回路を介して前記第1キャパシタが放電するように前記切換回路をオープンして前記第1放電回路を起動させるとともに、前記第2放電回路を介して前記第2放電キャパシタが放電するように前記第2放電回路を起動させる。また、前記放電回路を停止させる時、前記切換回路はクローズして、前記第1キャパシタおよび前記第2キャパシタが一緒にショ 20
ートするように、前記第1放電回路および前記第2放電回路を停止させる。例えば、上記の放電回路において、前記第1放電回路は第1切換回路および第1抵抗を含み、前記第2放電回路は第2切換回路および第2抵抗を含むのが好ましい。

【0010】

この発明が提供する放電方法は、第1キャパシタおよび第2キャパシタに提供する放電信号を生成し、前記放電信号が起動(active)信号である時、前記第1キャパシタおよび前記第2キャパシタは放電し、前記放電信号が停止(inactive)信号である時、前記第1キャパシタおよび前記第2キャパシタは共にショートする。

【0011】

上記目的の一つを達成するため、この発明が提供する液晶ディスプレイの放電回路は、第1キャパシタを備える液晶ディスプレイと、前記液晶ディスプレイの前記第1キャパシタに接続された第1放電回路と、第2キャパシタに接続された第2放電回路と、前記第1キャパシタおよび前記第2キャパシタに接続された切換装置と、前記放電回路を起動あるいは停止させるための放電信号とを含み、前記放電信号が前記放電回路を起動させる時、前記第1放電回路を介して前記第1キャパシタが放電するように前記切換回路はオープンして前記第1放電回路を起動させるとともに、前記第2放電回路を介して前記第2放電キャパシタが放電するように前記第2放電回路を起動させる。また、前記放電回路を停止させる時、前記切換回路はクローズして、前記第1キャパシタおよび前記第2キャパシタが共にショートするように、前記第1放電回路および前記第2放電回路を停止させる。 40

【0012】

上記液晶ディスプレイの放電回路は、前記第1キャパシタが少なくとも前記液晶ディスプレイの寄生キャパシタあるいは外接キャパシタのうちの一つを含むのが好ましい。

【0013】

上記液晶ディスプレイの放電回路は、前記液晶ディスプレイの電源を検出する電源検出装置を含み、前記電源が変化する時、前記放電信号を生成するのが好ましい。

【0014】

上記液晶ディスプレイの放電回路において、前記第1放電回路は第1切換回路および第1抵抗を含み、前記第2放電回路は第2切換回路および第2抵抗を含むのが好ま 50

しい。

【0015】

上記目的の一つを達成するため、この発明が提供する液晶ディスプレイの放電回路は、第1キャパシタを備える液晶ディスプレイおよび第2キャパシタに提供する放電信号を生成し、前記放電信号が起動信号である時、前記第1キャパシタおよび前記第2キャパシタは放電し、前記放電信号が停止信号である時、前記第1キャパシタおよび前記第2キャパシタは共にショートする。

【発明の効果】

【0016】

本発明によれば、この発明が提供する放電回路とその方法、および液晶ディスプレイの放電回路とその方法は、液晶ディスプレイの電源が突然停止した時、放電回路を提供して、液晶ディスプレイのスクランライン、あるいはその他の部分のキャパシタ、すなわち第1キャパシタが高速度で放電されるため、黒い線が発生しない。上記の第2キャパシタ、すなわち外接キャパシタのキャパシタの容量は大きく、高速では放電することができないが、液晶ディスプレイの電源が停止した後、外接キャパシタの放電回路は既に液晶ディスプレイと離れているため、液晶ディスプレイに黒い線が発生させる影響はない。以上をまとめると、この発明が提供する放電回路とその方法、および液晶ディスプレイの放電回路とその方法は、液晶ディスプレイの電源が突然停止した時、放電回路を提供して、液晶ディスプレイの放電時間を短縮するとともに、黒い線の発生を取除くことができる。

10

20

【発明を実施するための最良の形態】

【0017】

この発明の上記およびその他の目的、特徴および長所を明確に理解するため、以下、この発明を実施するための最良の形態を、添付図面に示された幾つかの好適な実施例について、詳細に説明する。

【0018】

図3aは、この発明にかかるより好適な実施例に基づき、放電回路を示す回路図である。

【0019】

図3aを参照すると、放電回路302が、第1キャパシタ312に接続された第1放電回路310と、第2キャパシタ322に接続された第2放電回路320と、第1キャパシタ312および第2キャパシタ322に接続された切換回路330とを含む。図3aにおいて、放電回路302は、起動されたり停止されたりするように構成される。切換回路330は、能動スイッチ素子あるいは受動スイッチ素子を含む。

30

【0020】

この発明の実施例において、図3aの放電回路302は、第1放電回路310が第1切換回路314および第1抵抗316を含み、第2放電回路320が第2切換回路324および第2抵抗326を含むのが好ましい。第1切換回路314は、能動スイッチ素子あるいは受動スイッチ素子を含む。第2切換回路324は、能動スイッチ素子あるいは受動スイッチ素子を含む。さらに、切換回路330、第1切換回路314および第2切換回路324は、金属酸化半導体(Metal Oxide Semiconductor, MOS)および二極式接合トランジスタ(Bipolar Junction Transistor, BJT)等を含むのが好ましい。

40

【0021】

図3bは、この発明にかかるもう一つの実施例に基づき構成された放電回路を示す回路図である。図3bにおいて、図3aと異なるのは、第1放電回路310の第1切換回路314が第1抵抗316とグラウンド端との間、および第2放電回路320中に設置され、第2切換回路324は第2抵抗326とグラウンド端との間に設置されていることである。図3bと図3aの回路配置は異なっているが、どちらもこの発明の目的を達成することができる。

【0022】

50

その他、この発明にかかる実施例において、図 3 b および図 3 a における第 1 抵抗 3 1 6 あるいは第 2 抵抗 3 2 6 は、例えば、回路中の寄生の抵抗あるいは実際に形成された抵抗である。

【0023】

以下、図 4 a および図 4 b は、この発明に係るより好適な実施例に基づき、図 3 a の放電回路の動作を示す概略図である。

【0024】

図 4 a を参照すると、放電信号が放電回路 3 0 2 を起動する時、切換回路 3 3 0 はオープンに切換わり、第 1 放電回路 3 1 0 を起動させる、つまり、第 1 放電回路 3 1 0 における第 1 切換回路 3 1 4 がクローズする。それゆえに、第 1 抵抗 3 1 6 と接続して、第 1 放電回路 3 1 0 を介して第 1 キャパシタ 3 1 2 の電荷を放電させる。そして、第 2 放電回路 3 2 0 を起動させる、つまり、第 2 放電回路 3 2 0 における第 2 切換回路 3 2 4 がクローズする。それゆえに、第 2 抵抗 3 2 6 と接続して、第 2 放電回路 3 2 0 を介して第 2 キャパシタ 3 2 2 の電荷を放電させる。

【0025】

図 4 b を参照すると、放電信号が放電回路 3 0 2 を停止させる時、切換回路 3 3 0 はクローズに切換わり、前記第 1 キャパシタ 3 1 2 および前記第 2 キャパシタ 3 2 2 が共にショートする。そして、第 1 放電回路 3 1 0 および第 2 放電回路 3 2 0 を停止させる、つまり、第 1 放電回路 3 1 0 の第 1 切換回路 3 1 4 がオープンするとともに、第 2 放電回路 3 2 0 の第 2 切換回路 3 2 4 がオープンする。

【0026】

以上をまとめると、この発明に係るより好適な実施例に基づき、この発明が提供する放電方法は、まず、第 1 キャパシタ 3 1 2 および第 2 キャパシタ 3 2 2 に提供する放電信号を生成する。前記放電信号が起動信号である時、第 1 キャパシタ 3 1 2 および第 2 キャパシタ 3 2 2 が放電する。前記放電信号が停止信号である時、第 1 キャパシタ 3 1 2 および第 2 キャパシタ 3 2 2 は共にショートする。

【0027】

以下、図 5 a および図 5 b は、この発明に係るより好適な実施例に基づき、液晶ディスプレイにおいて運用する放電回路の動作を示す概略図である。

【0028】

図 5 a を参照すると、この発明が提供する放電回路 5 0 2 は、LCD 駆動 IC 5 0 3 において適用される。放電回路 5 0 2 は、第 1 放電回路 5 1 0、第 2 放電回路 5 2 0、および切換回路 5 3 0 を含む。第 1 放電回路 5 1 0 は、駆動スイッチ 5 0 4 を通過して液晶ディスプレイ 5 0 1 および駆動スイッチ 5 0 4 における全てのキャパシタに接続され、図 5 a において、前記キャパシタの総和を第 1 キャパシタ 5 1 2 で表示する。第 2 放電回路 5 2 0 は、第 2 キャパシタ 5 2 2 に接続される。液晶ディスプレイ 5 0 1 がこの第 2 キャパシタ 5 2 2 に外接する目的は、スキャンライン COM および SEG 等のスキャン電圧を安定させることである。それゆえに、通常、第 2 キャパシタ 5 2 2 のキャパシタの容量は非常に大きく、基本的には、液晶ディスプレイ 5 0 1 のキャパシタの 100 倍以上である。図 5 a において、放電回路 5 0 2 を起動あるいは停止させる放電信号を提供する。切換回路 5 3 0 は、能動スイッチ素子あるいは受動スイッチ素子を含む。

【0029】

この発明に係る実施例において、図 5 a の放電回路 5 0 2 は、第 1 放電回路 5 1 0 が第 1 切換回路 5 1 4 および第 1 抵抗 5 1 6 を含み、第 2 放電回路 5 2 0 が第 2 切換回路 5 2 4 および第 2 抵抗 5 2 6 を含むのが好ましい。第 1 切換回路 5 1 4 は、能動スイッチ素子あるいは受動スイッチ素子を含む。第 2 切換回路 5 2 4 は、能動スイッチ素子あるいは受動スイッチ素子を含む。さらに、切換回路 5 3 0、第 1 切換回路 5 1 4 および第 2 切換回路 5 2 4 は、金属酸化半導体 (MOS) および二極式接合トランジスタ (BJT) 等を含むのが好ましい。

【0030】

10

20

30

40

50

図 5 c は、液晶ディスプレイにおいて運用する放電回路の動作を示す概略図である。図 5 c において、図 5 a と異なるのは、第 1 放電回路 5 1 0 では、第 1 切換回路 5 1 4 は第 1 抵抗 5 1 6 とグラウンド端との間、および第 2 放電回路 5 2 0 中に設置され、第 2 切換回路 5 2 4 は第 2 抵抗 5 2 6 とグラウンド端との間に設置されることである。図 5 c および図 5 a の回路配置は異なるが、どちらもこの発明の結果に達することができる。

【0031】

その他、この発明にかかる実施例において、図 5 a および図 5 c における第 1 抵抗 5 1 6 あるいは第 2 抵抗 5 2 6 は、回路における寄生の抵抗あるいは実際に形成された抵抗である。

10

【0032】

以下、図 5 a および図 5 b は、放電回路の動作を示す概略図である。図 5 c の放電回路の動作状況は、図 5 a および図 5 b の説明を参考にすることができる。

【0033】

図 5 a を参照すると、放電信号が放電信号 5 0 2 を起動する時、切換回路 5 3 0 がオープンに切換わり、第 1 放電回路 5 1 0 を起動させる、つまり、第 1 放電回路 5 1 0 の第 1 切換回路 5 1 4 はクローズするため、第 1 抵抗 5 1 6 と接続して、第 1 放電回路 5 1 0 を介して第 1 キャパシタ 5 1 2 の電荷を放電させる。そして、第 2 放電回路 5 2 0 を起動させる、つまり、第 2 放電回路 5 2 0 の第 2 切換回路 5 2 4 はクローズするため、第 2 抵抗 5 2 6 と接続して、第 2 放電回路 5 2 0 を介して第 2 キャパシタ 5 2 2 の電荷を放電させる。

20

【0034】

図 5 b を参照すると、放電信号が放電回路 5 0 2 を停止する時、切換回路 5 3 0 はクローズに切換わり、第 1 キャパシタ 5 1 2 および第 2 キャパシタ 5 2 2 を共にショートさせる。そして、第 1 放電回路 5 1 0 および第 2 放電回路 5 2 0 を停止させる、つまり、第 1 放電回路 5 1 0 の第 1 切換回路 5 1 4 がオープンするとともに、第 2 放電回路 5 2 0 の第 2 切換回路 5 2 4 がオープンする。この時、液晶ディスプレイ 5 0 1 は、駆動スイッチ 5 0 4 および切換回路 5 3 0 を通過して、第 2 キャパシタ 5 2 2 に接続し、第 2 キャパシタ 5 2 2 を介してスキャンライン COM および SEG 等のスキャン電圧を安定させる。図 5 b は、液晶ディスプレイ 5 0 1 が正常に動作している状態を図示する。

30

【0035】

この発明にかかる実施例において、上記液晶ディスプレイ 5 0 1 の放電回路 5 0 2 は、液晶ディスプレイ 5 0 1 の電源を検出する電源検索装置 5 4 0 を含み、前記電源が変化する、あるいは中断される時、放電信号を生成し、図 5 a に示す動作を行うのが好ましい。

【0036】

さらに、上記液晶ディスプレイ 5 0 1 の放電回路 5 0 2 において、第 1 キャパシタ 5 1 2 は少なくとも液晶ディスプレイ 5 0 1 の寄生キャパシタあるいは外接キャパシタのうち一つを含むのが好ましい。

【0037】

以上をまとめると、この発明に係るより好適な実施例に基づき、この発明が提供する液晶ディスプレイの放電方法は、まず、第 1 キャパシタを有する液晶ディスプレイおよび第 2 キャパシタに提供する放電信号を生成する。前記放電信号が起動信号である時、前記第 1 キャパシタおよび前記第 2 キャパシタが放電する。そして、前記放電信号が停止信号である時、前記第 1 キャパシタおよび前記第 2 キャパシタは共にショートする。

40

【0038】

以上をまとめると、この発明が提供する放電回路とその方法、および液晶ディスプレイの放電回路とその方法は、液晶ディスプレイ 5 0 1 の電源が突然停止した時、放電回路を提供して、液晶ディスプレイの放電時間を短縮させるとともに、黒い線の発生を取除くことができる。

50

【0039】

以上のごとく、本発明を好適な実施例により開示したが、これら実施例は、もとより、本発明を限定するためのものではなく、当業者であれば容易に理解できるように、本発明の技術思想の範囲内において、適当な変更ならびに修正が当然なされうるものであるから、本発明の範囲は、特許請求の範囲および、それと均等な範囲を基準として定めなければならない。

【図面の簡単な説明】

【0040】

【図1a】周知の液晶ディスプレイにおいて残留電圧が生成した黒い線を示した概略図。

【図1b】図1aと同様に、周知の液晶ディスプレイにおいて残留電圧が生成した黒い線
10

【図2】周知の液晶ディスプレイの放電回路を示した回路図。

【図3a】この発明に係るより好適な実施例に基づき、放電回路を示した回路図。

【図3b】この発明に係るもう一つの好適な実施例に基づき、放電回路を示した回路図。

【図4a】この発明に係るより好適な実施例に基づき、放電回路を示した回路図。

【図4b】図4aと同様に、この発明に係るより好適な実施例に基づき、放電回路を示した回路図。

【図5a】この発明に係るより好適な実施例に基づき、液晶ディスプレイにおいて運用する放電回路の動作を示す概略図である。

【図5b】図5aと同様に、この発明に係るより好適な実施例に基づき、液晶ディスプレ
20

イにおいて運用する放電回路の動作を示す概略図。

【符号の説明】

【0041】

201、501 液晶ディスプレイ

203、503 LCD駆動IC

204、504 駆動スイッチ

206 スイッチトランジスター

208 抵抗

316、516 第1抵抗

326、526 第2抵抗

210 キャパシタ

312、512 第1キャパシタ

322、522 第2キャパシタ

302、502 放電回路

310、510 第1放電回路

320、520 第2放電回路

330、530 切換回路

314、514 第1切換回路

324、524 第2切換回路

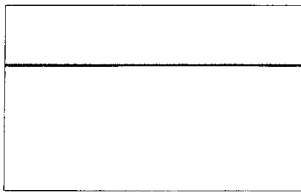
540 電源検索装置

COM、SEG スキャンライン

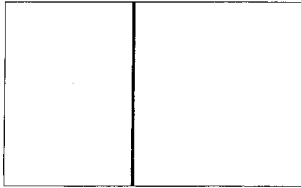
30

40

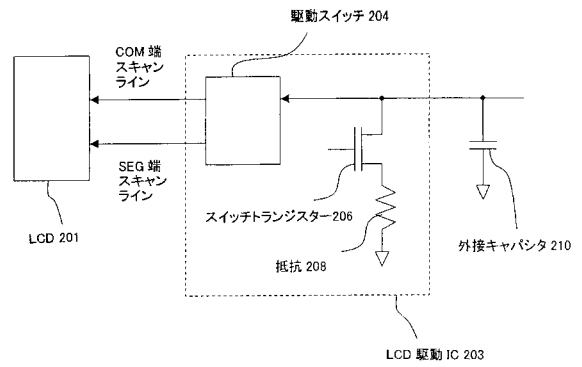
【図 1 a】



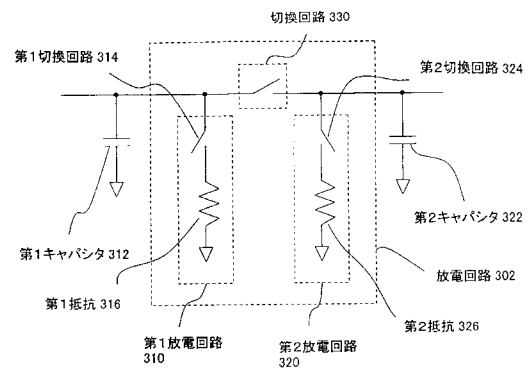
【図 1 b】



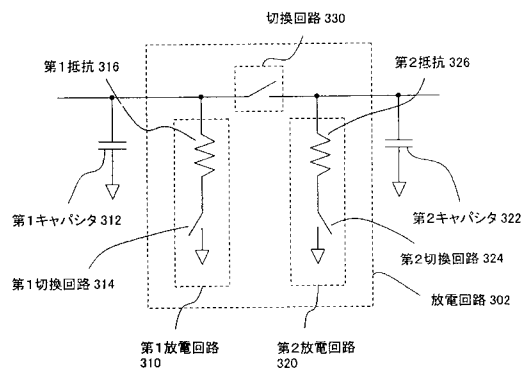
【図 2】



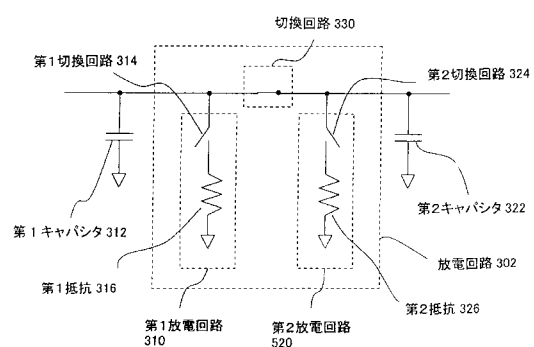
【図 3 a】



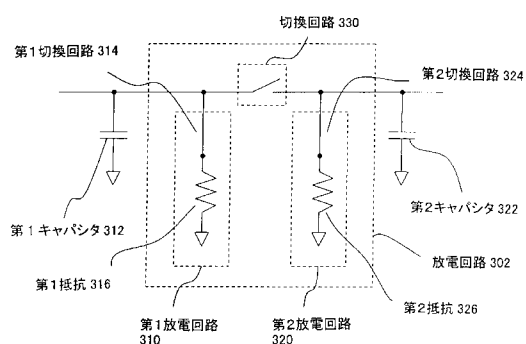
【図 3 b】



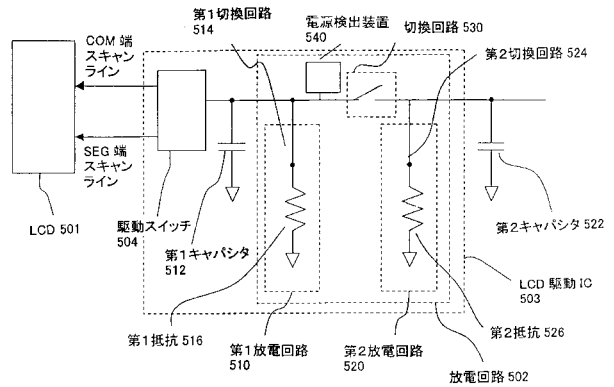
【図 4 b】



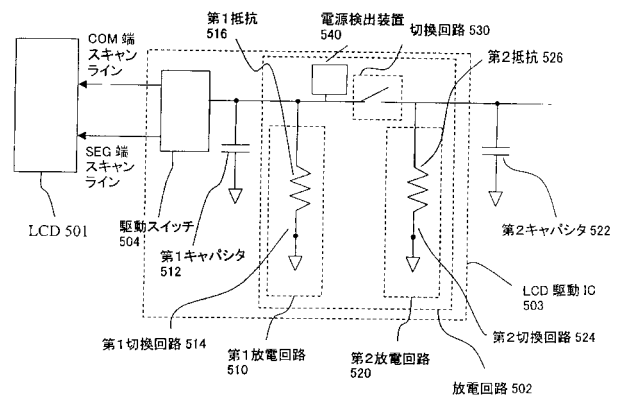
【図 4 a】



【図 5 a】



【 図 5 c 】



フロントページの続き

Fターム(参考) 5C006 AF53 AF54 AF64 AF67 BF37 BF41 FA11
5C080 AA10 BB05 DD01 FF03 JJ01 JJ02 JJ03 KK01 KK07 KK47

专利名称(译)	放电电路及其方法，液晶显示器的放电电路及其方法		
公开(公告)号	JP2005309428A	公开(公告)日	2005-11-04
申请号	JP2005107577	申请日	2005-04-04
[标]申请(专利权)人(译)	RENEI KAGI古坟YUGENKOSHI		
申请(专利权)人(译)	联咏科技股▲ふん▼有限公司		
[标]发明人	周文彬 徐世斌 江明達		
发明人	周 文彬 徐 世斌 江 明達		
IPC分类号	G02F1/133 G09G3/20 G09G3/36		
FI分类号	G09G3/36 G02F1/133.505 G09G3/20.612.A G09G3/20.670.D		
F-TERM分类号	2H093/NC35 2H093/NC58 2H093/NC59 2H093/NC62 2H093/ND12 5C006/AF53 5C006/AF54 5C006/AF64 5C006/AF67 5C006/BF37 5C006/BF41 5C006/FA11 5C080/AA10 5C080/BB05 5C080/DD01 5C080/FF03 5C080/JJ01 5C080/JJ02 5C080/JJ03 5C080/KK01 5C080/KK07 5C080/KK47 2H093/NA80 2H093/NC64 2H193/ZE31 2H193/ZE38 2H193/ZH21 2H193/ZH22 2H193/ZJ14		
优先权	093111203 2004-04-22 TW		
其他公开文献	JP4283779B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供一种放电电路及其方法，当液晶显示器的电源突然停止并产生时，通过快速释放液晶显示器中的残余电荷，可以缩短液晶显示器的放电时间。黑色线条可以删除。 ŽSOLUTION：在放电电路及其方法中，液晶显示器包括连接到第一电容器的第一放电电路，连接到第二电容器的第二放电电路和连接到第一和第二电容器的开关电路，以提供放电信号用于启动或停止放电电路。 Ž

