

(51) Int.Cl. <sup>7</sup>	識別記号	F I	テーマコード* (参考)
G 0 9 G 3/36		G 0 9 G 3/36	2 H 0 9 3
G 0 2 F 1/133	5 4 5	G 0 2 F 1/133	5 4 5 5 C 0 0 6
G 0 9 G 3/20	6 1 1	G 0 9 G 3/20	6 1 1 D 5 C 0 8 0
	6 2 1		6 2 1 B
	6 2 2		6 2 2 C
審査請求 未請求 請求項の数 9 O L (全 8 頁) 最終頁に続く			

(21) 出願番号 特願2002-145583(P2002-145583)

(22) 出願日 平成14年5月21日(2002. 5. 21)

(71) 出願人 000231512

日本精機株式会社

新潟県長岡市東蔵王2丁目2番34号

(72) 発明者 堀口 修一

新潟県長岡市東蔵王2丁目2番34号 日本  
精機株式会社内Fターム(参考) 2H093 NA34 NA36 NB07 NB11 NC02  
ND15

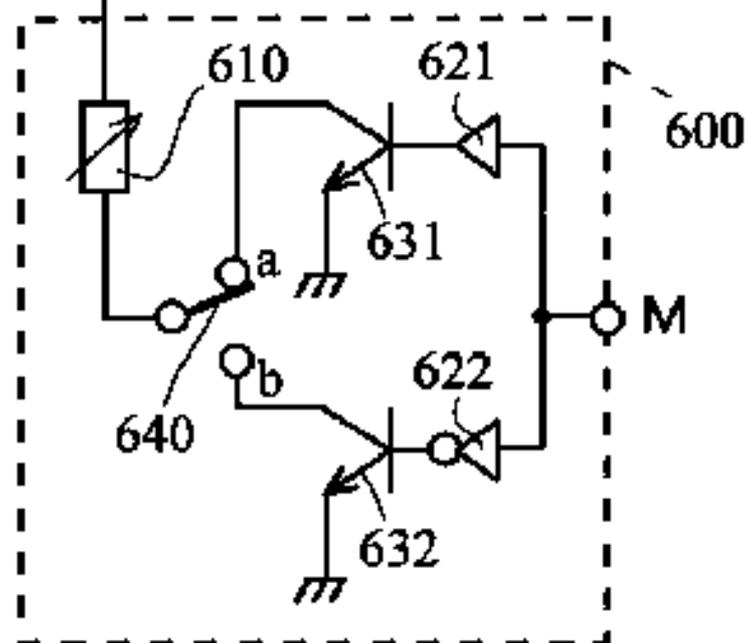
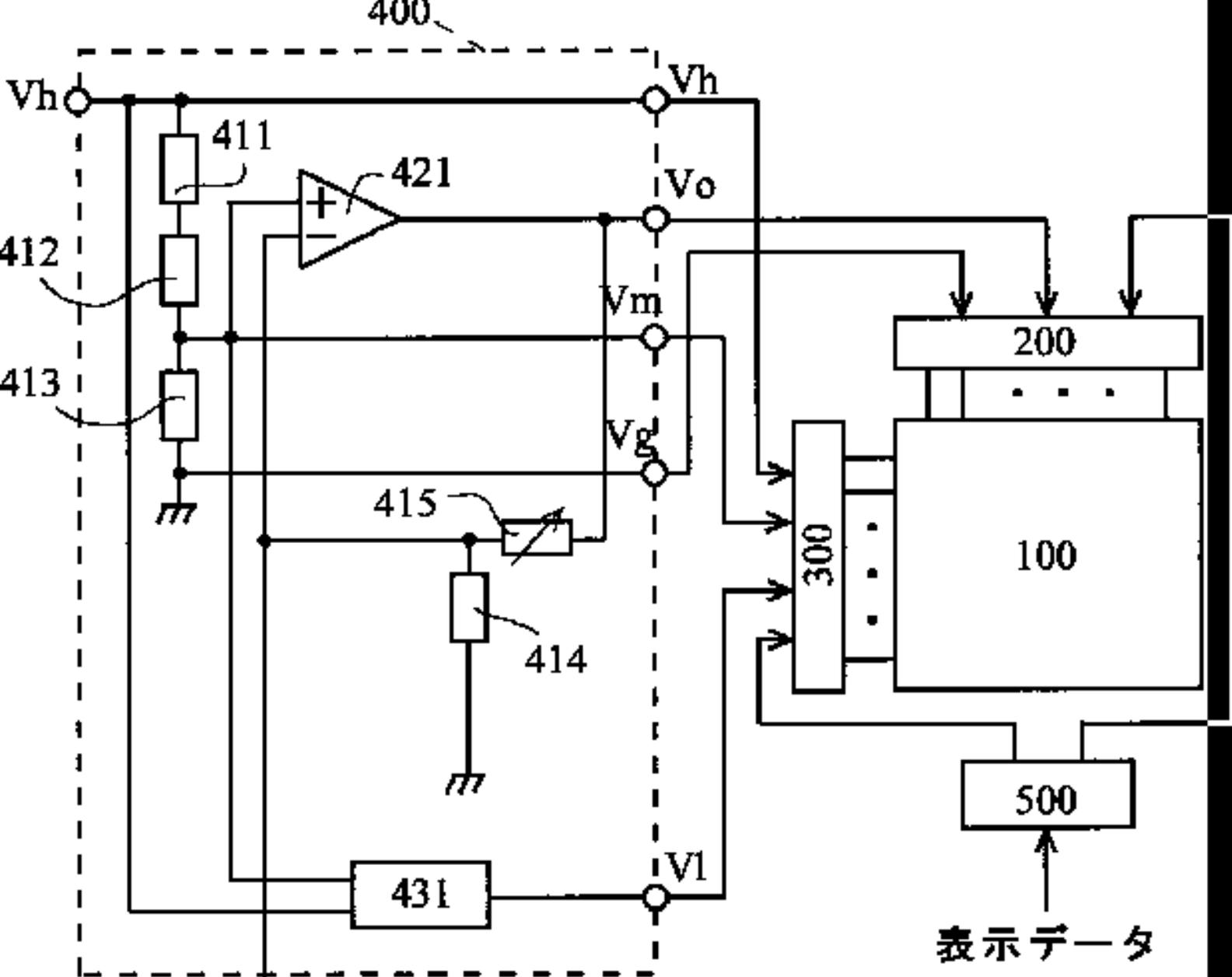
5C006 AC24 AC26 AF42 BB12 BC03

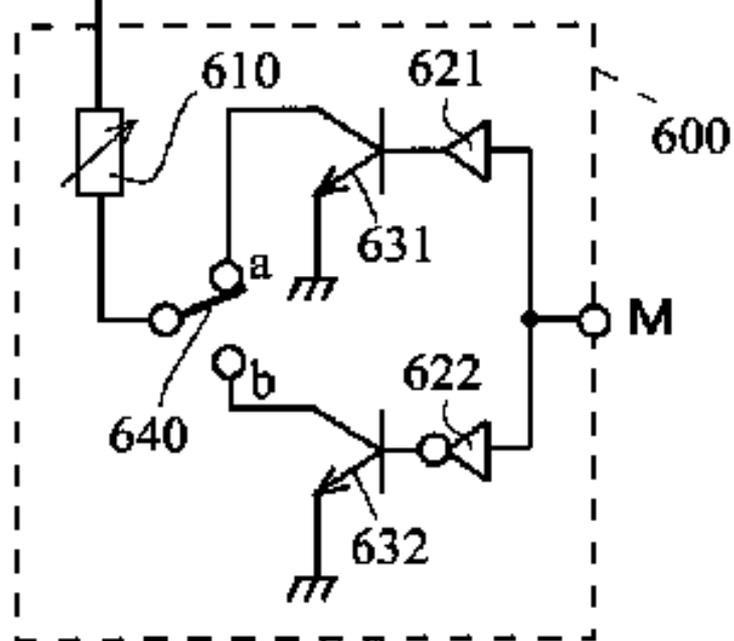
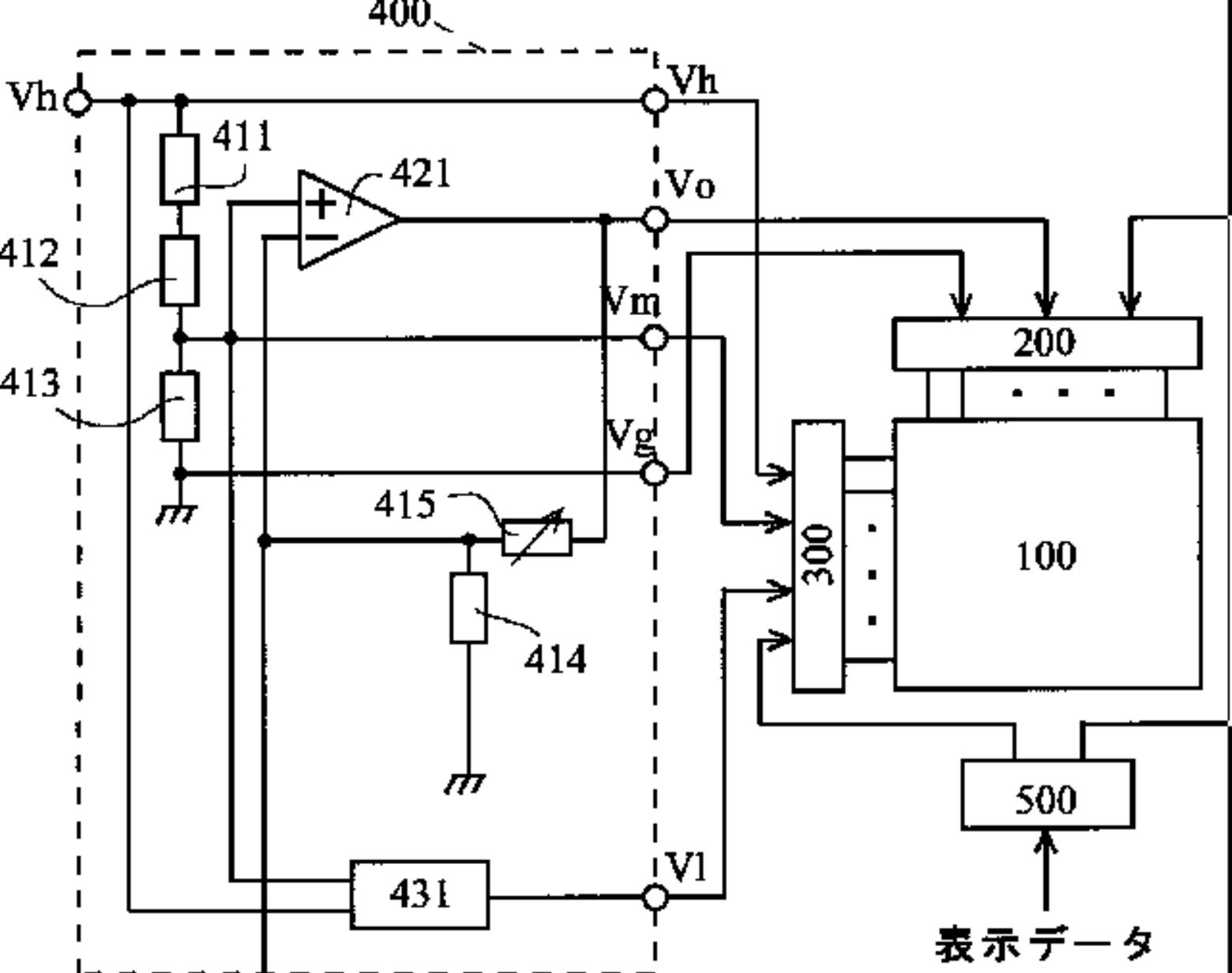
BC11 BF24 BF25 BF42 FA36

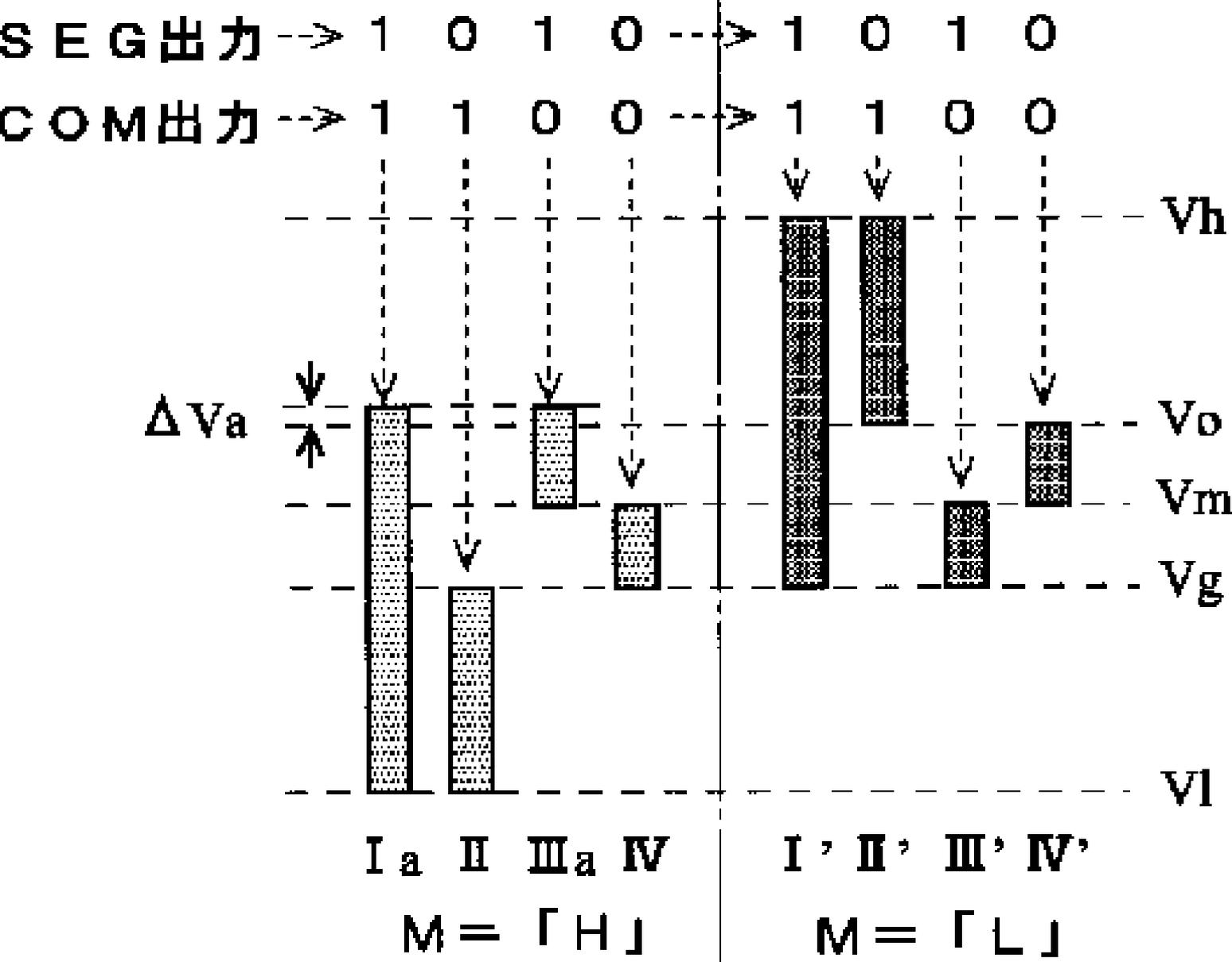
5C080 AA10 BB05 CC01 DD10 FF12

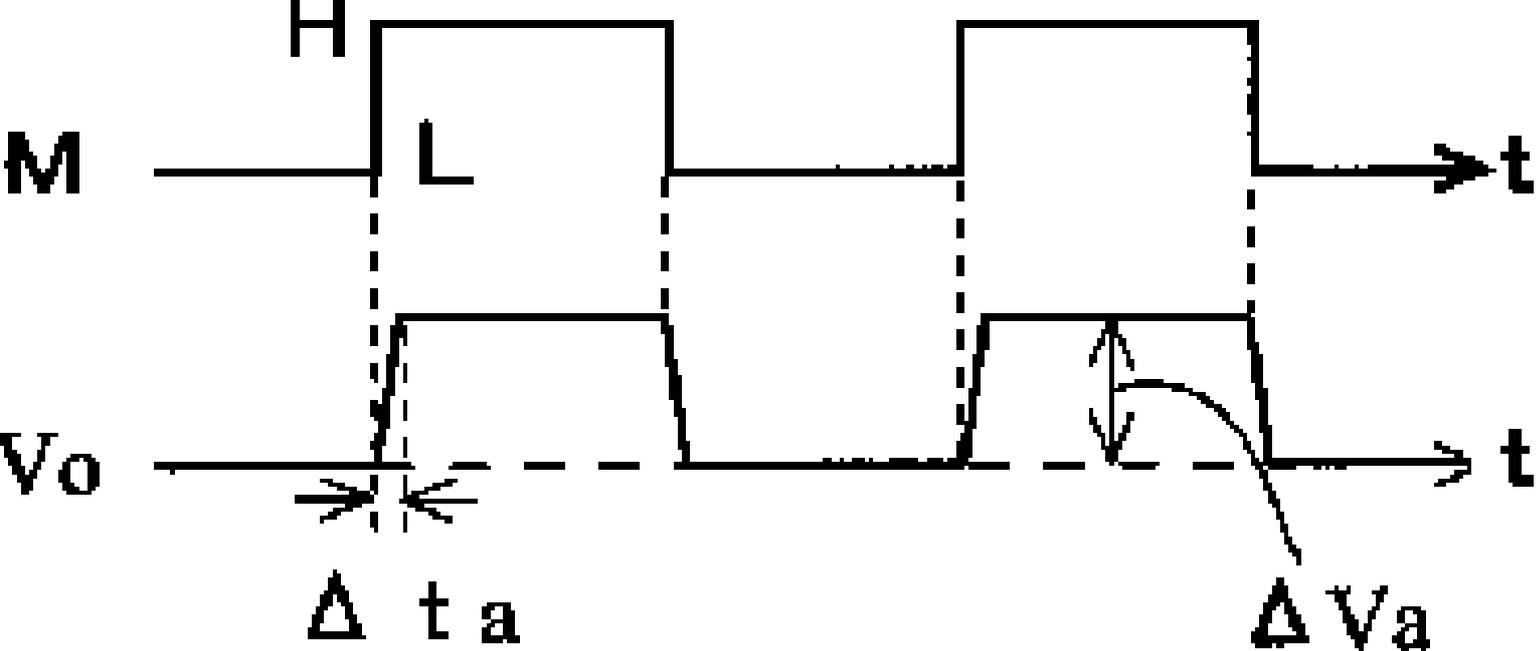
JJ02 JJ03 JJ04

(54) 【発明の名称】 液晶表示装置







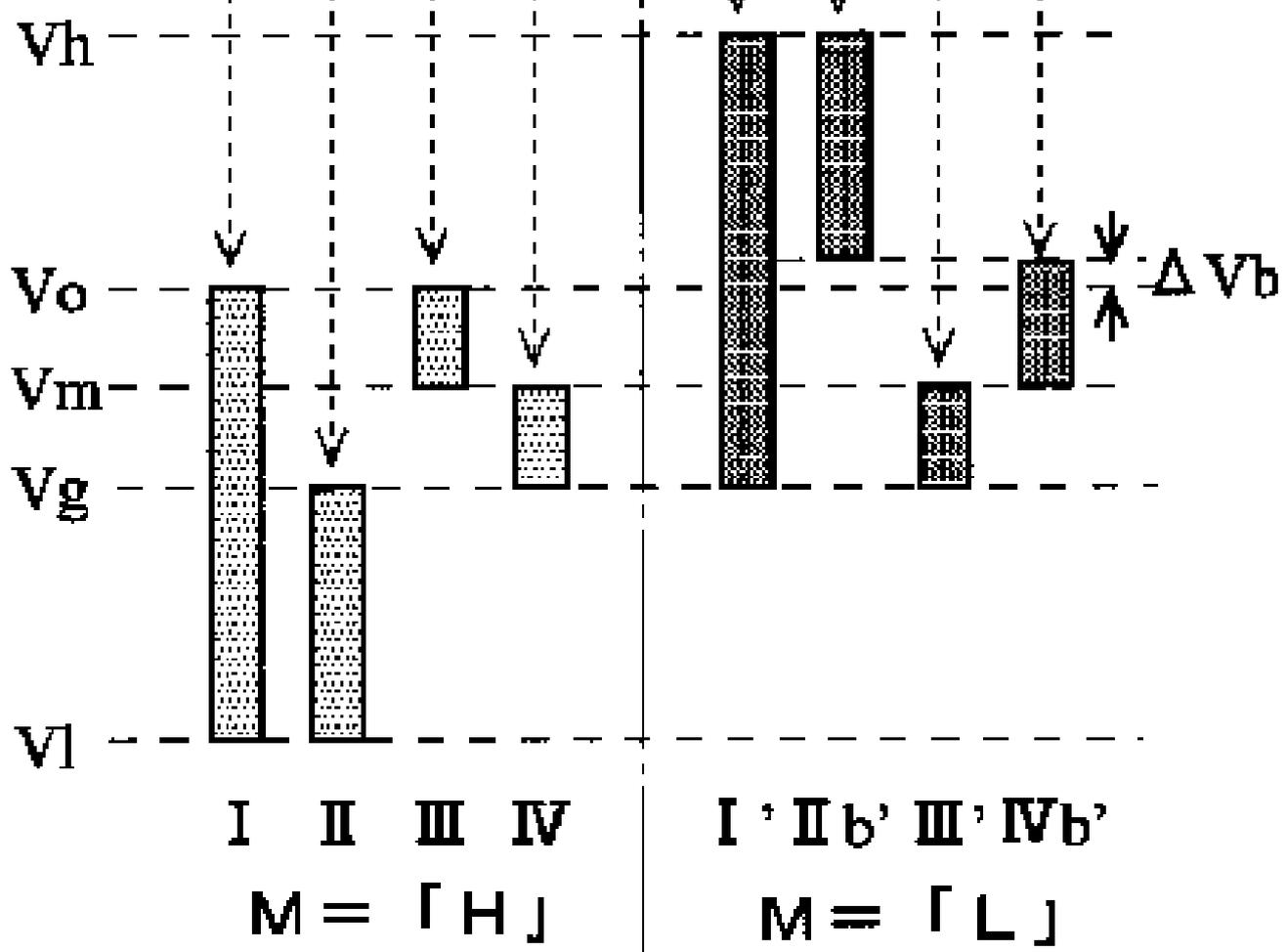


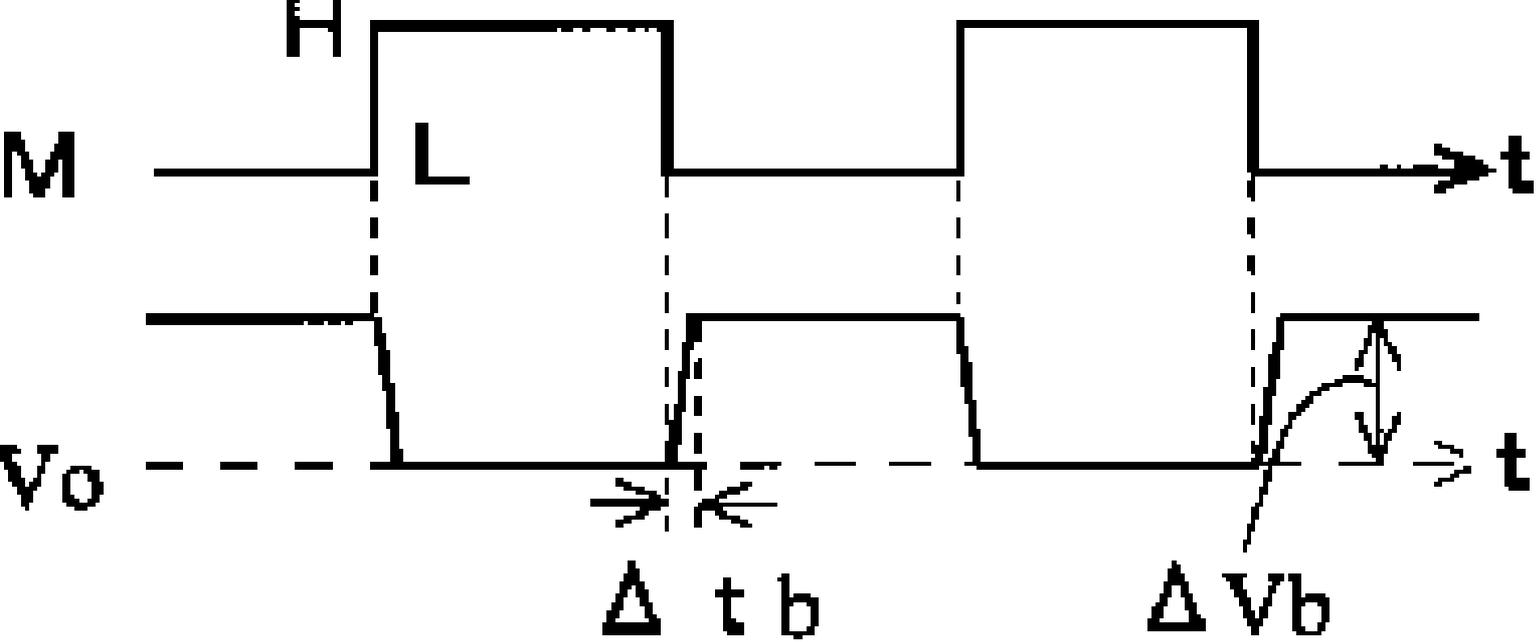
コモン電極	周期 1	周期 2	周期 3	周期 4	*
COM 1	I a III a III'	I' III a III a	I' III' III a	I a III' III'	...
COM 2	IV II IV'	IV' II IV	IV' II' IV	IV II' IV'	...
COM 3	IV IV II'	IV' IV II	IV' IV' II	IV IV' II'	...

\* : 周期 1 に戻り、以下繰り返す

SEG出力 → 1 0 1 0 → 1 0 1 0

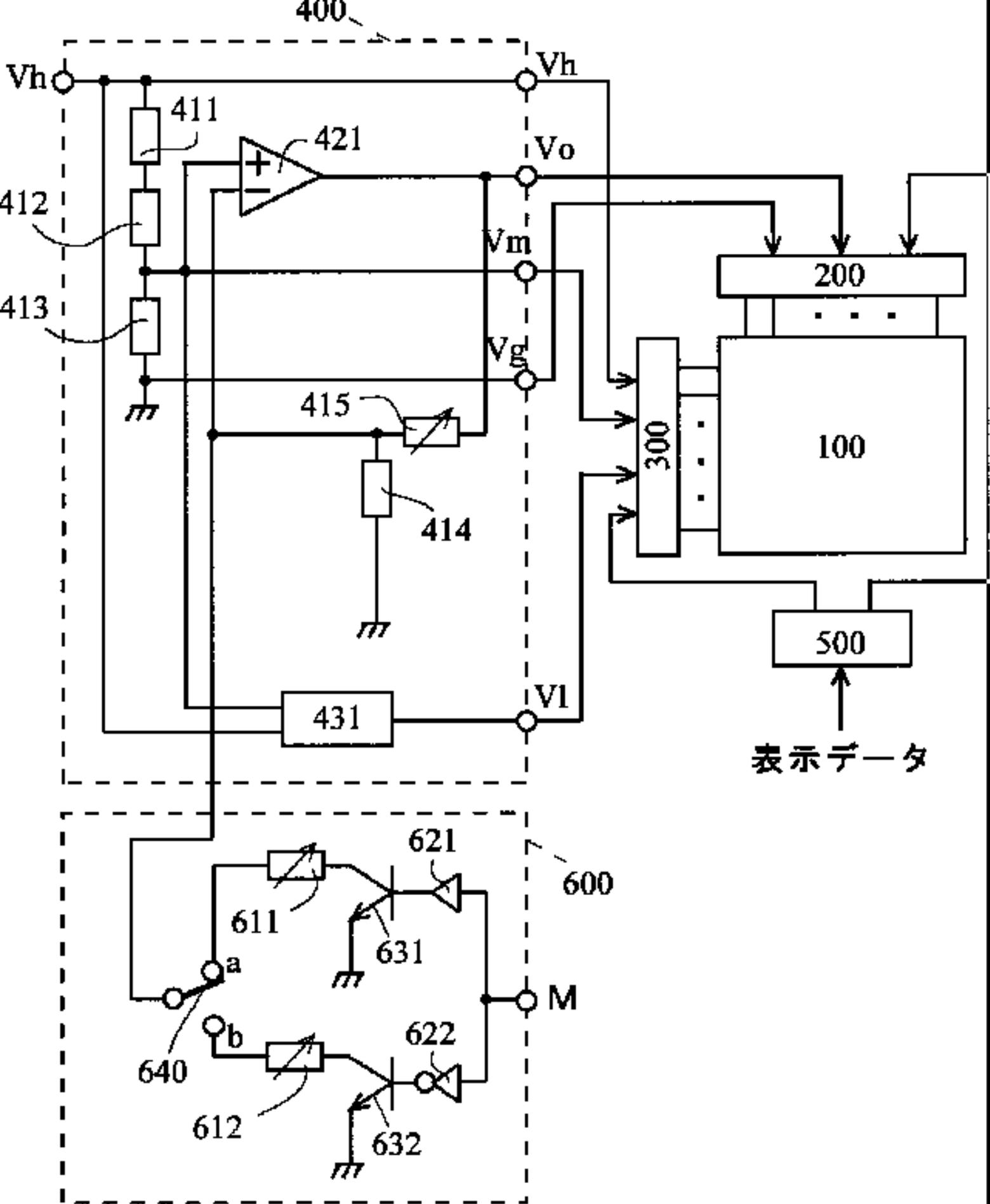
COM出力 → 1 1 0 0 → 1 1 0 0





コモン電極	周期 1	周期 2	周期 3	周期 4	*
COM 1	I III III'	I' III III	I' III' III	I III' III'	. . .
COM 2	IV II IV <sub>b</sub> '	IV <sub>b</sub> ' II IV	IV <sub>b</sub> ' II <sub>b</sub> ' IV	IV II <sub>b</sub> ' IV <sub>b</sub> '	. . .
COM 3	IV IV II <sub>b</sub> '	IV <sub>b</sub> ' IV II	IV <sub>b</sub> ' IV <sub>b</sub> ' II	IV IV <sub>b</sub> ' II <sub>b</sub> '	. . .

\* : 周期 1 に戻り、以下繰り返す



专利名称(译)	液晶表示装置		
公开(公告)号	<a href="#">JP2003337573A</a>	公开(公告)日	2003-11-28
申请号	JP2002145583	申请日	2002-05-21
[标]申请(专利权)人(译)	日本精机株式会社		
申请(专利权)人(译)	日本精机株式会社		
[标]发明人	堀口修一		
发明人	堀口 修一		
IPC分类号	G02F1/133 G09G3/20 G09G3/36		
FI分类号	G09G3/36 G02F1/133.545 G09G3/20.611.D G09G3/20.621.B G09G3/20.622.C G09G3/20.623.A		
F-TERM分类号	2H093/NA34 2H093/NA36 2H093/NB07 2H093/NB11 2H093/NC02 2H093/ND15 5C006/AC24 5C006/AC26 5C006/AF42 5C006/BB12 5C006/BC03 5C006/BC11 5C006/BF24 5C006/BF25 5C006/BF42 5C006/FA36 5C080/AA10 5C080/BB05 5C080/CC01 5C080/DD10 5C080/FF12 5C080/JJ02 5C080/JJ03 5C080/JJ04 2H193/ZA21 2H193/ZC20 2H193/ZF02		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

解决的问题：提供一种液晶显示装置，该液晶显示装置在执行交替的驱动电压的同时抑制所谓的白/黑串扰的发生。简单的点矩阵，其中多个数据电极和多个扫描电极以相交状态彼此面对，并且相对部分是像素，并且在该像素中以亮/暗状态生成“显示状态”和“非显示状态”。液晶面板100，向数据电极施加第一驱动电压的第一驱动电路200，向扫描电极施加第二驱动电压的第二驱动电路300和第三驱动电路400。在通过驱动电压的扫描电极的扫描期间，在第一驱动电压和第二驱动电压之间产生的像素的电势差的极性反转，“显示在“显示状态”或“非显示状态”中，电压选择器电路400向第一驱动电路和第二驱动电路输出预定电压，以使像素的电势差比以前大，有。

