

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号
特開2007-310047
(P2007-310047A)
(43) 公開日 平成19年11月29日(2007.11.29)

(51) Int.Cl.	F I	テーマコード (参考)
G09G 3/36 (2006.01)	G09G 3/36	2H093
G09G 3/20 (2006.01)	G09G 3/20 631B	5C006
G02F 1/133 (2006.01)	G09G 3/20 660Q	5C080
	G09G 3/20 631W	
	G09G 3/20 660M	
審査請求 未請求 請求項の数 17 O L (全 14 頁) 最終頁に続く		

(21) 出願番号	特願2006-137357 (P2006-137357)	(71) 出願人	503121103 株式会社ルネサステクノロジ 東京都千代田区大手町二丁目6番2号
(22) 出願日	平成18年5月17日 (2006.5.17)	(74) 代理人	100080001 弁理士 筒井 大和
		(72) 発明者	粟倉 博基 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所組込みシステム基盤研 究所内
		(72) 発明者	工藤 泰幸 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所組込みシステム基盤研 究所内
		最終頁に続く	

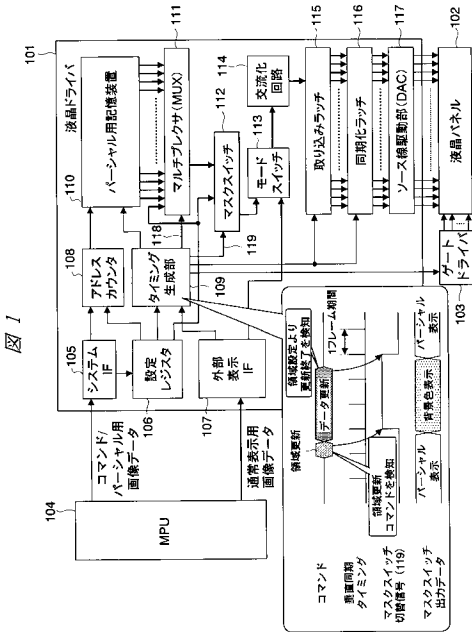
(54) 【発明の名称】 表示装置用駆動回路および駆動方法

(57) 【要約】

【課題】 パーシャル表示中のパーシャル表示領域の変更を伴う画像データの切り替えを行う時に起こる表示の乱れを回避して、高画質かつ多様な表示に対応した低消費電力のパーシャル表示を実現する表示装置の駆動技術を提供する。

【解決手段】 パーシャル用記憶装置からのパーシャル表示用の画像データと、非表示（背景パターン）との切り替えを行う仕組みを備える液晶表示装置の液晶ドライバ101において、パーシャル表示領域の変化をパーシャル表示領域の設定コマンドより検知し、背景パターンを選択するようにマスクスイッチ112を制御する。パーシャル用記憶装置110内の変更されたパーシャル表示領域最終ラインへの書き込みタイミングを、パーシャル用記憶装置を制御するアドレスカウンタ108より判断して、次のフレームからパーシャル用記憶装置の画像データを選択するようにマスクスイッチ112を制御する。

【選択図】 図1



【特許請求の範囲】**【請求項 1】**

複数のデータ線と走査線がマトリクス状に配線されその交点に画素を有する表示パネルに対して、画面全体に任意の画像を表示させる通常表示モードと、1画面分未満の表示データを格納する記憶装置を有して任意の領域にのみ前記記憶装置に格納した表示データを表示するパーシャルモードとを切り替えることが可能であり、

前記パーシャルモードにおいて、外部からの命令で、前記記憶装置に格納した任意の画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更することが可能な表示装置用駆動回路であって、

前記記憶装置に格納する画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更している間、表示領域に依存しない表示パターンを表示し、変更が終わった後に前記記憶装置に格納した表示データを含む表示に、自動的に切り替える切替手段を有することを特徴とする表示装置用駆動回路。 10

【請求項 2】

請求項 1 記載の表示装置用駆動回路において、

前記記憶装置に格納する画像の表示データの変更と、前記記憶装置に格納した表示データを表示する領域の変更を指示する命令を検知して、前記表示パターンを表示するように切り替えるタイミングを生成する生成手段を有し、

前記切替手段は、前記生成手段で生成されたタイミングにより制御することを特徴とする表示装置用駆動回路。 20

【請求項 3】

請求項 1 記載の表示装置用駆動回路において、

前記記憶装置への書き込みの状況を検知して、前記記憶装置に格納した表示データを表示するように切り替えるタイミングを生成する生成手段を有し、

前記切替手段は、前記生成手段で生成されたタイミングにより制御することを特徴とする表示装置用駆動回路。

【請求項 4】

請求項 2 または 3 記載の表示装置用駆動回路において、

前記切替手段を切り替えるタイミングは、表示の垂直同期信号に同期することを特徴とする表示装置用駆動回路。 30

【請求項 5】

複数のデータ線と走査線がマトリクス状に配線されその交点に画素を有する表示パネルに対して、画面全体に任意の画像を表示させる通常表示モードと、1画面分未満の表示データを格納する記憶装置を有して任意の領域にのみ前記記憶装置に格納した表示データを表示するパーシャルモードとを切り替えることが可能であり、

前記パーシャルモードにおいて、外部からの命令で、前記記憶装置に格納した任意の画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更することが可能な表示装置用駆動回路であって、

前記記憶装置に格納する画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更している間、表示領域に依存しない表示パターンを表示し、変更が終わった後に前記記憶装置に格納した表示データを含む表示に、外部からの制御で切り替える切替手段を有することを特徴とする表示装置用駆動回路。 40

【請求項 6】

請求項 5 記載の表示装置用駆動回路において、

外部の命令により書き換えることができ、前記切替手段を制御するレジスタを有することを特徴とする表示装置用駆動回路。

【請求項 7】

請求項 5 記載の表示装置用駆動回路において、

前記表示パターンを有効と指示する命令より、前記表示パターンを表示するように切り替えるタイミングを生成する生成手段を有し、

前記切替手段は、前記生成手段で生成されたタイミングにより制御することを特徴とする表示装置用駆動回路。

【請求項 8】

請求項 5 記載の表示装置用駆動回路において、

前記表示パターンを無効と指示する命令より、前記記憶装置に格納した表示データを表示するように切り替えるタイミングを生成する生成手段を有し、

前記切替手段は、前記生成手段で生成されたタイミングにより制御することを特徴とする表示装置用駆動回路。

【請求項 9】

請求項 7 または 8 記載の表示装置用駆動回路において、

10

前記切替手段を切り替えるタイミングは、表示の垂直同期信号に同期することを特徴とする表示装置用駆動回路。

【請求項 10】

複数のデータ線と走査線がマトリクス状に配線されその交点に画素を有する表示パネルに対して、画面全体に任意の画像を表示させる通常表示モードと、1画面分未満の表示データを格納する記憶装置を有して任意の領域にのみ前記記憶装置に格納した表示データを表示するパーシャルモードとを切り替えることが可能であり、

前記パーシャルモードにおいて、前記記憶装置に格納した任意の画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を、外部からの命令で変更することが可能な表示装置用駆動回路であって、

20

前記記憶装置に格納する画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更している間、前記記憶装置に格納した表示データを表示するタイミングを示す信号をマスクするマスク手段を有することを特徴とする表示装置用駆動回路。

【請求項 11】

複数のデータ線と走査線がマトリクス状に配線されその交点に画素を有する表示パネルに対して、画面全体に任意の画像を表示させる通常表示モードと、1画面分未満の表示データを格納する記憶装置を有して任意の領域にのみ前記記憶装置に格納した表示データを表示するパーシャルモードとを切り替えることが可能であり、

前記パーシャルモードにおいて、外部からの命令で、前記記憶装置に格納した任意の画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更することが可能な表示装置用駆動方法であって、

30

前記記憶装置に格納する画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更している間、表示領域に依存しない表示パターンを表示し、変更が終わった後に前記記憶装置に格納した表示データを含む表示に、自動的に切り替えることを特徴とする表示装置用駆動方法。

【請求項 12】

請求項 11 記載の表示装置用駆動方法において、

前記記憶装置に格納する画像の表示データの変更と、前記記憶装置に格納した表示データを表示する領域の変更を指示する命令を検知して、前記表示パターンを表示するように切り替えることを特徴とする表示装置用駆動方法。

40

【請求項 13】

請求項 11 記載の表示装置用駆動方法において、

前記記憶装置への書き込みの状況を検知して、前記記憶装置に格納した表示データを表示するように切り替えることを特徴とする表示装置用駆動方法。

【請求項 14】

複数のデータ線と走査線がマトリクス状に配線されその交点に画素を有する表示パネルに対して、画面全体に任意の画像を表示させる通常表示モードと、1画面分未満の表示データを格納する記憶装置を有して任意の領域にのみ前記記憶装置に格納した表示データを表示するパーシャルモードとを切り替えることが可能であり、

50

前記パーシャルモードにおいて、外部からの命令で、前記記憶装置に格納した任意の画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更することが可能な表示装置用駆動方法であって、

前記記憶装置に格納する画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更している間、表示領域に依存しない表示パターンを表示し、変更が終わった後に前記記憶装置に格納した表示データを含む表示に、外部からの制御で切り替えることを特徴とする表示装置用駆動方法。

【請求項 15】

請求項 14 記載の表示装置用駆動方法において、

前記表示パターンを有効と指示する命令より、前記表示パターンを表示するように切り替えることを特徴とする表示装置用駆動方法。 10

【請求項 16】

請求項 14 記載の表示装置用駆動方法において、

前記表示パターンを無効と指示する命令より、前記記憶装置に格納した表示データを表示するように切り替えることを特徴とする表示装置用駆動方法。

【請求項 17】

複数のデータ線と走査線がマトリクス状に配線されその交点に画素を有する表示パネルに対して、画面全体に任意の画像を表示させる通常表示モードと、1画面分未満の表示データを格納する記憶装置を有して任意の領域にのみ前記記憶装置に格納した表示データを表示するパーシャルモードとを切り替えることが可能であり、 20

前記パーシャルモードにおいて、前記記憶装置に格納した任意の画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を、外部からの命令で変更することが可能な表示装置用駆動方法であって、

前記記憶装置に格納する画像の表示データと、前記記憶装置に格納した表示データを表示する任意の領域を変更している間、前記記憶装置に格納した表示データを表示するタイミングを示す信号をマスクすることを特徴とする表示装置用駆動方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、液晶ディスプレイなどの画像表示装置に係わり、特に、パーシャル表示の手段を備えたアクティブマトリクス型表示装置の駆動回路および駆動方法に適用して有効な技術に関するものである。 30

【背景技術】

【0002】

例えば、液晶などのアクティブマトリクス型表示装置は、薄型、軽量、低消費電力という特徴より携帯電話機や携帯情報端末などのモバイル機器の表示装置として利用されている。モバイル機器においては、一般的にバッテリーによる電力供給であるため、低消費電力化が必要とされている。しかしながら、近年、見やすさ・画質の向上が求められており、高解像度化が進む一方、表示すべき情報量が増加するために消費電力が増加してしまう。そこで、待ち受け時やパワーセーブ時には、画面内の必要最小限な部分だけを表示させ、低消費電力を実現するパーシャル表示が有効であると従来より知られている。 40

【0003】

また、液晶では、表示する上で画質劣化につながる焼き付きを防止するために、一定周期で画像データに準じ、極性反転した電圧を液晶に印加しなければならない。よって、静止画においてもマイクロプロセッサ(MPU: Micro Processing Unit)等の前段のシステムからの画像データ転送を随時行う必要があり、MPUに多くの電力と負荷をかけることとなる。そこで、液晶駆動装置では、1画面分の画像データを記憶する記憶装置を内蔵して、表示する画像データを記憶できるようにする。それにより、静止画表示において記憶された画像データを用いて一定周期に極性反転した電圧を液晶に印加することができるため、MPUの転送を減らし、電力と負荷の軽減を実現することが 50

行われている。しかしながら、前述したように近年は高解像度化が進み、1画面分の容量の記憶装置を液晶駆動装置に搭載すると、大幅にコストが増大することが懸念されている。そこで、パーシャル表示分の容量の記憶装置（パーシャル用記憶装置）のみを液晶駆動装置に搭載することで、低消費電力と低コストの両立を実現している。

【0004】

このパーシャル表示の領域は、端末やアプリケーションによって異なる利用が考えられる。そこで、例えば特許文献1に記載のように、パーシャル用記憶装置の物理サイズを限界としたパーシャル表示領域の任意設定可能な仕組みを搭載することで、多種多様な端末やアプリケーションに対応できる。

【特許文献1】特開2003-58130号公報

10

【発明の開示】

【発明が解決しようとする課題】

【0005】

ところで、上記技術を利用すると、パーシャル表示モード中にMPUからパーシャル表示データ及びパーシャル表示領域の更新が発生した場合、MPUからパーシャル表示領域設定が転送された時点で表示は更新され、また、パーシャル表示データの転送と時間的な差が発生してしまい、フレーム毎に転送されたデータを更新した表示を行ってしまう。

【0006】

例えば、MPUから、10MHzのシリアルデータ転送で 96×320 のサイズの16bitパーシャル表示データを更新すると、転送開始から転送終了まで約49ms、つまり60Hzのフレーム周波数で3フレーム期間必要となる。MPUからの転送速度が遅いほど、この差が広がる。

20

【0007】

パーシャル表示データの転送の前または後にパーシャル表示領域設定を更新するため、領域のセットと画像の更新に差が生じる。この差における表示の見え方について、図6にイメージ図の例を示す。更新前のパーシャル表示を図6(a)、パーシャル表示領域を201-aから201-bに更新し、データ転送中のパーシャル表示を図6(b)、更新後のパーシャル表示を図6(c)に示す。なお、対応して、非パーシャル表示領域は205-aから205-bに更新される。

【0008】

30

更新により領域の水平幅が変化している場合、図6(b)のように、パーシャル表示データとパーシャル表示領域の関係が崩れた表示がパーシャル表示データの転送期間だけ発生してしまう。

【0009】

そこで、本発明の目的は、上述の課題を解決し、パーシャル表示中のパーシャル表示領域の変更を伴う画像データの切り替えを行う時に起こる表示の乱れを回避して、高画質かつ多様な表示に対応した低消費電力のパーシャル表示を実現する表示装置の駆動技術を提供することにある。

【0010】

本発明の前記ならびにその他の目的と新規な特徴は、本明細書の記述および添付図面から明らかになるであろう。

40

【課題を解決するための手段】

【0011】

本願において開示される発明のうち、代表的なものの概要を簡単に説明すれば、次のとおりである。

【0012】

本発明は、上述の目的を達成するために、パーシャル用記憶装置からのパーシャル表示用の画像データと、非表示（背景パターン）との切り替えを行う仕組みを備える表示装置用駆動回路および駆動方法である。

【0013】

50

外部コマンドにより制御可能なレジスタを用意し、パーシャル表示領域を変更している間は、背景パターンを選択するようにスイッチを制御する。更新が終了したら、パーシャル用記憶装置の画像データを選択するようにスイッチを制御する。これにより、パーシャル表示領域の変更を設定してから画像データが切り替わるまで、全面背景パターンの表示となり、乱れた画像の表示を防ぐことができる。

【 0 0 1 4 】

また、自動でパーシャル表示領域の変更を検知する場合は、パーシャル表示領域の変化をパーシャル表示領域の設定コマンドより検知し、背景パターンを選択するようにスイッチを制御する。パーシャル用記憶装置内の変更されたパーシャル表示領域最終ラインへの書込みタイミングを、パーシャル用記憶装置を制御するアドレスカウンタより判断して、次のフレームからパーシャル用記憶装置の画像データを選択するようにスイッチを制御する。自動でパーシャル領域の変更を察知する場合においても、同様にパーシャル表示領域の変更を設定してから画像データが切り替わるまで、全面背景色の表示となり、乱れた画像の表示を防ぐことができる。

10

【 発 明 の 効 果 】

【 0 0 1 5 】

本願において開示される発明のうち、代表的なものによって得られる効果を簡単に説明すれば以下のとおりである。

【 0 0 1 6 】

本発明によれば、パーシャル表示中のパーシャル表示領域の変更を伴う画像データの切り替えを行う時に起こる表示の乱れを回避することができる。また、自動的に変更を察知し、ユーザ側が意識せずに、表示の乱れのない高画質のパーシャル表示が可能となる。

20

【 発 明 を 実 施 す る た め の 最 良 の 形 態 】

【 0 0 1 7 】

以下、本発明の実施の形態を図面に基づいて詳細に説明する。なお、実施の形態を説明するための全図において、同一の部材には原則として同一の符号を付し、その繰り返しの説明は省略する。

【 実 施 例 １ 】

【 0 0 1 8 】

本発明の第 1 の実施の形態によるアクティブマトリクス型表示装置の駆動回路及び駆動方法について、図 1 から図 3 を用いて説明する。ここでは、アクティブマトリクス型表示装置の例として液晶表示装置を挙げるが、有機 E L 等のアクティブマトリクス型の表示装置にも適用可能である。

30

【 0 0 1 9 】

図 1 は、本発明の第 1 の実施の形態における液晶表示装置の液晶ドライバのブロック構成図、及び外部装置との接続関係を示したものである。

【 0 0 2 0 】

図 1 において、101 は本発明の表示装置用駆動回路である液晶ドライバ、102 はデータ線と薄膜トランジスタ (T F T : T h i n F i l m T r a n s i c t o r) を介して接続された画素電極と共通電極にはさまれた液晶画素を、複数の走査線と複数のデータ線の交点にマトリクス状に配列された、いわゆるアクティブマトリクス型の液晶パネル、103 は液晶パネル 102 の走査線を駆動するゲートドライバで、104 は液晶パネル 102 やその他外部装置を制御する M P U である。

40

【 0 0 2 1 】

また、液晶ドライバ 101 は、システムインターフェース (I F) 105、設定レジスタ 106、外部表示インターフェース (I F) 107、アドレスカウンタ 108、タイミング生成部 109、パーシャル用記憶装置 110、マルチプレクサ (M U X) 111、マスキングスイッチ 112、モードスイッチ 113、交流化回路 114、取り込みラッチ 115、同期化ラッチ 116、データ線駆動部 (D A C) 117 で構成される。

【 0 0 2 2 】

50

まず、MPU104、液晶ドライバ101、液晶パネル102の動作について説明する。

【0023】

MPU104は、液晶パネル102に画像を表示するための表示データ、動作モード等の各種コマンド、及び液晶パネル102の各駆動用パラメータを、液晶ドライバ101へ転送する。各駆動用パラメータには、パネルインターフェース制御や駆動電圧制御の他、低消費電力のパーシャル表示モード時の表示タイミング、パーシャル表示の領域設定等や、パーシャル表示の領域以外の領域に表示するパターン、例えば、べたパターンの色（以下、背景色とする）の設定があり、システムインターフェース105より設定レジスタ106へ格納される。動作モード等の各種コマンドには、内部クロックの発振開始、液晶パネル102への電源供給のタイミングや、パーシャル用記憶装置110へデータを転送開始する等の他、本発明の特徴であるパーシャル用記憶装置110内の表示データを表示するパーシャル表示有効と、背景色を表示するパーシャル表示無効がある。

10

【0024】

MPU104から転送される表示データ、各種コマンド、各駆動用パラメータは、本表示装置が搭載されているシステムにおける外部からの操作、環境や状況によってあらかじめプログラミングされたシーケンスに従い、MPU104により実行される。

【0025】

液晶パネル102の表示領域の全領域に表示する通常表示時は、MPU104から表示データを、外部表示インターフェース107へ、液晶パネル102の表示タイミングに同期したタイミング信号と共に随時入力し、モードスイッチ113で、外部表示インターフェース107からの表示データを選択する。そして、交流化回路114にて、交流に対応した表示データへ変換し、取り込みラッチ115にて、表示1ライン分のデータをバッファリングして、同期化ラッチ116で、ゲートドライバ103の走査タイミングに同期させて、DAC117でデジタルデータからデータ線を駆動するアナログ電圧に変換し、液晶パネル102に表示データを表示させる。

20

【0026】

モードスイッチ113は、MPU104からの制御により、設定レジスタ106内の通常表示モードかパーシャル表示モードかを設定するレジスタを通常表示モードへ設定することで制御を行う。

30

【0027】

本発明に関係する、表示領域内の表示領域より狭い任意の領域にのみ画像を表示するパーシャル表示時について、図2を用いて説明する。MPU104からパーシャル用の表示データを表示データ更新時に、パーシャル表示データの更新コマンドをシステムインターフェース105へ入力し、アドレスカウンタ108のアドレス制御によって、一旦、パーシャル用記憶装置110へ格納する。

【0028】

アドレスカウンタ108は、設定レジスタ106に格納されているパーシャル表示領域201設定、例えば図2(a)のように全表示領域202に対する矩形領域の左上角の点（始点203）と右下角の点（終点204）の座標、または始点と領域サイズ（高さ、幅）などのような領域を特定できる情報と、更新する画素の位置情報と表示データにより、記憶装置のアドレス制御を行って表示データを更新する。

40

【0029】

ここで、パーシャル表示領域201設定は、パーシャル表示データを転送する前にあらかじめ、MPU104より、システムインターフェース105を介し、設定レジスタ106へ格納されているものとする。

【0030】

パーシャル用記憶装置110へ格納されたパーシャル表示データは、設定レジスタ106に格納された出力タイミングとパーシャル表示領域201設定により、タイミング生成部109で生成されたパーシャル表示タイミング（信号）118でパーシャル用記憶装置

50

1 1 0 から読み出される。

【0031】

それをM U X 1 1 1にて、パーシャル表示領域201のタイミングに合わせて、パーシャル表示データを転送し、パーシャル表示領域以外の領域（以下、非パーシャル表示領域205）の表示タイミングには、設定レジスタ106に設定してある背景色データを挿入する。

【0032】

図2（b）のタイミングチャートに、表示基準タイミング（水平同期タイミング、垂直同期タイミング、表示有効タイミング）とパーシャル表示タイミング118、表示データの関係を示す。

10

【0033】

このパーシャル表示タイミング118は、パーシャル表示モード中にM P U 1 0 4からパーシャル表示データ及びパーシャル表示領域201の更新が発生した場合、M P U 1 0 4からパーシャル表示領域201設定が転送された時点で表示は更新され、また、パーシャル表示データの転送と時間的な差が発生してしまい、フレーム毎に転送されたデータを更新した表示を行ってしまう。

【0034】

パーシャル表示データの転送の前または後にパーシャル表示領域201設定を更新するため、領域のセットと画像の更新に差が生じる。

【0035】

20

更新により領域の水平幅が変化している場合、課題で示した図6（b）のように、パーシャル表示データとパーシャル表示領域の関係が崩れた表示がパーシャル表示データの転送期間だけ発生してしまう。

【0036】

そこで、本発明では、M U X 1 1 1後に、切替手段であるマスキスイッチ112を備え、パーシャル表示データの転送期間をマスクする仕組みを設ける。このマスキスイッチ112は、M U X 1 1 1からのパーシャル表示データを含む出力データと背景色等の背景パターンを切り替える。

【0037】

ここで、背景パターンは、本実施の形態ではべたパターンで色をレジスタで指定できるとしているが、固定の色や、または画像サイズに依存しない市松模様やストライプ、任意の模様でもよい。

30

【0038】

マスキスイッチ112の切り替え制御は、M P U 1 0 4からのパーシャル表示領域設定の更新コマンドを検知し、背景パターンを有効にする。

【0039】

パーシャル表示領域設定より、データ転送の終端、つまり、パーシャル用記憶装置110への書込みアドレスが計算できるため、終端のデータの書込みのタイミングで背景パターンを無効にし、パーシャル表示データを含むM U X 1 1 1からの表示データを有効にする。このような、マスキスイッチ切替信号119を、生成手段であるタイミング生成部109で作成する。

40

【0040】

例えば、M P U 1 0 4から、10MHzのシリアルデータ転送で96×320のサイズの16bitパーシャル表示データを更新すると、転送開始から転送終了まで約49ms、つまり60Hzのフレーム周波数で3フレーム期間必要となる。この3フレーム期間の間、背景パターンを有効にする。

【0041】

また、マスキスイッチ切替信号119は、出力の垂直同期タイミングに同期させると、1画面の表示途中に画面が切り替わることがなくなる。

【0042】

50

本発明のマスキスイッチ 112 により、改善される表示について図 3 のイメージ図の例で示す。図 6 と同様に、更新前のパーシャル表示を図 3 (a)、パーシャル表示領域を 201 - a から 201 - b に更新し、データ転送中のパーシャル表示を図 3 (b)、更新後のパーシャル表示を図 3 (c) に示す。なお、対応して、非パーシャル表示領域は 205 - a から 205 - b に更新される。図 3 (b) に示すようにマスクすることになり、画像更新時に崩れた画像を表示することを防ぐことができる。

【 0043 】

マスキスイッチ 112 から出力された表示データは、モードスイッチ 113 で選択され、以後は通常モード時と同様に、交流化回路 114、取り込みラッチ 115、同期化ラッチ 116 及び DAC 117 で処理を行い、液晶パネル 102 に表示データを表示させる。

10

【 0044 】

モードスイッチ 113 は、MPU 104 からの制御により、設定レジスタ 106 内の通常表示モードかパーシャル表示モードかを設定するレジスタをパーシャル表示モードへ設定することで制御を行う。

【 0045 】

以上のようにして、本実施の形態によれば、パーシャル表示領域の変化をパーシャル表示領域の設定コマンドより検知し、背景パターンを選択するようにマスキスイッチ 112 を制御し、また、パーシャル用記憶装置 110 内の変更されたパーシャル表示領域最終ラインへの書込みタイミングを、パーシャル用記憶装置 110 を制御するアドレスカウンタ 108 より判断して、次のフレームからパーシャル用記憶装置 110 の画像データを選択するようにマスキスイッチ 112 を制御することで、自動でパーシャル領域の変更を察知して、パーシャル表示領域の変更を設定してから画像データが切り替わるまで、全面背景パターンの表示となり、乱れた画像の表示を防ぐことができる。

20

【 実施例 2 】

【 0046 】

本発明の第 2 の実施の形態による表示装置について、図 4 を用いて説明する。

【 0047 】

図 4 は、本発明の第 2 の実施の形態における液晶表示装置の液晶ドライバのブロック構成図、及び外部装置との接続関係を示したものである。

【 0048 】

第 2 の実施の形態は、第 1 の実施の形態の説明で用いた図 1 とブロック構成は同じで、動作もほぼ同様であるが、本発明の切替手段であるマスキスイッチ 112 を制御するマスキスイッチ切替信号 119 - a の生成が、第 1 の実施の形態のマスキスイッチ切替信号 119 とは異なるため、マスキスイッチ切替信号 119 - a の生成について説明する。

30

【 0049 】

マスキスイッチ切替信号 119 - a は、MPU 104 からマスキ有効コマンドとマスキ解除コマンドを受け取り、そのタイミングで、マスキスイッチ 112 を制御する。これは、マスキスイッチ 112 を制御するレジスタを設け、MPU 104 などの外部からのコマンドによって、マスキスイッチ 112 を制御するレジスタを書き換えることで実現できる。

40

【 0050 】

パーシャル表示データの更新、及びパーシャル表示領域の更新は MPU 104 からの発行で制御しているため、パーシャル表示データ更新シーケンスのプログラムに、マスキ有効コマンドをパーシャル表示領域更新コマンドの前に、マスキ解除コマンドをパーシャル表示データ更新コマンドの後に追加することで、パーシャル表示データ更新時の表示の崩れをマスクすることができる。

【 0051 】

また、マスキ有効コマンドとマスキ解除コマンドでマスキスイッチ 112 を制御することで、パーシャル表示をマスクする期間についてユーザの自由度が高くなる。例えば、画像の変更が少ない場合は、パーシャル表示データの更新期間のすべてをマスクせず、表示

50

データの更新が終了するより短い期間でマスクを解除し、パーシャル表示を有効にすることで、画像が切り替わる待ち時間を少しでも短くするなど、M P U 1 0 4 側からの調整が可能となる。

【 0 0 5 2 】

また、更新データ転送の期間よりマスク期間を長くしてもよい。また、マスクスイッチ切替信号 1 1 9 - a は、出力の垂直同期タイミングに同期させると、1 画面の表示途中で画面が切り替わることがなくなる。

【 0 0 5 3 】

以上のようにして、本実施の形態によれば、外部コマンドにより制御可能なレジスタを設け、パーシャル表示領域を変更している間は、背景パターンを選択するようにマスクスイッチ 1 1 2 を制御し、また、更新が終了したら、パーシャル用記憶装置 1 1 0 の画像データを選択するようにマスクスイッチ 1 1 2 を制御することで、第 1 の実施の形態 1 と同様に、パーシャル表示領域の変更を設定してから画像データが切り替わるまで、全面背景パターンの表示となり、乱れた画像の表示を防ぐことができる。

10

【 実施例 3 】

【 0 0 5 4 】

本発明の第 3 の実施の形態による表示装置について、図 5 を用いて説明する。

【 0 0 5 5 】

図 5 は、本発明の第 3 の実施の形態における液晶表示装置の液晶ドライバのブロック構成図、及び外部装置との接続関係を示したものである。

20

【 0 0 5 6 】

第 3 の実施の形態は、図 1 (第 1 の実施の形態)、図 4 (第 2 の実施の形態) の本発明のマスクスイッチ 1 1 2 を、M U X 1 1 1 内のパーシャル有効期間と背景パターンを切り替える機能で兼用する。しかし、第 1 の実施の形態や、第 2 の実施の形態とその他の動作、効果は同様である。

【 0 0 5 7 】

第 3 の実施の形態では、パーシャル表示タイミング 1 1 8 をマスクスイッチ切替信号 1 1 9 でマスクし、パーシャル表示データ更新時に表示を有効にしないパーシャル表示タイミング 1 1 8 - a を生成する、マスク手段である制御信号マスク回路 3 0 1 を追加する。制御信号マスク回路 3 0 1 は、マスクスイッチ切替信号 1 1 9 が有効なときはパーシャル表示タイミング 1 1 8 が無効になるように、パーシャル表示タイミング 1 1 8 - a を生成する。これが、M U X 1 1 1 のパーシャル表示と背景パターンの切り替えを制御し、パーシャル表示データ更新時は背景パターンを表示する。ここで、マスクスイッチ切替信号 1 1 9 は、第 1 の実施の形態のパーシャル領域の更新コマンドとデータ更新の終端を検知して内部で生成する方法でもよいし、第 2 の実施の形態の M P U 1 0 4 などの外部からのコマンドで生成する方法でもよい。

30

【 0 0 5 8 】

第 3 の実施の形態のように、パーシャル表示タイミングをマスクする方式でも、第 1 の実施の形態、第 2 の実施の形態のデータにマスクスイッチ 1 1 2 を設けてマスクする方式でも同等の効果が得られる。第 1 の実施の形態、第 2 の実施の形態では、マスクスイッチ 1 1 2 を M U X 1 1 1 後に設置した例を示したが、パーシャル用記憶装置 1 1 0 の出力データや、交流化回路 1 1 4 後など、パーシャル用記憶装置 1 1 0 以降にマスクスイッチ 1 1 2 を設けても良い。ただし、モードスイッチ 1 1 3 以降は、通常モード時に影響がないように、交流化回路以降なら、背景パターンに交流化回路を追加する必要がある。

40

【 0 0 5 9 】

以上、本発明者によってなされた発明を実施の形態に基づき具体的に説明したが、本発明は前記実施の形態に限定されるものではなく、その要旨を逸脱しない範囲で種々変更可能であることはいうまでもない。

【 産業上の利用可能性 】

【 0 0 6 0 】

50

本発明は、パーシャル表示の手段を備えたアクティブマトリクス型の液晶表示装置や、有機ＥＬ等の表示装置に適用でき、さらに携帯電話機や携帯情報端末などのモバイル機器の表示装置として利用可能である。

【図面の簡単な説明】

【００６１】

【図１】本発明の第１の実施の形態における液晶表示装置の液晶ドライバのブロック構成図、及び外部装置との接続関係を示したものである。

【図２】本発明の第１の実施の形態において、パーシャル表示領域の説明図（ａ）、及びパーシャル表示のタイミングチャート（ｂ）を示したものである。

【図３】本発明の第１の実施の形態において、データ更新時のイメージ図（（ａ）：更新前のパーシャル表示、（ｂ）：データ転送中のパーシャル表示、（ｃ）：更新後のパーシャル表示）を示したものである。 10

【図４】本発明の第２の実施の形態における液晶表示装置の液晶ドライバのブロック構成図、及び外部装置との接続関係を示したものである。

【図５】本発明の第３の実施の形態における液晶表示装置の液晶ドライバのブロック構成図、及び外部装置との接続関係を示したものである。

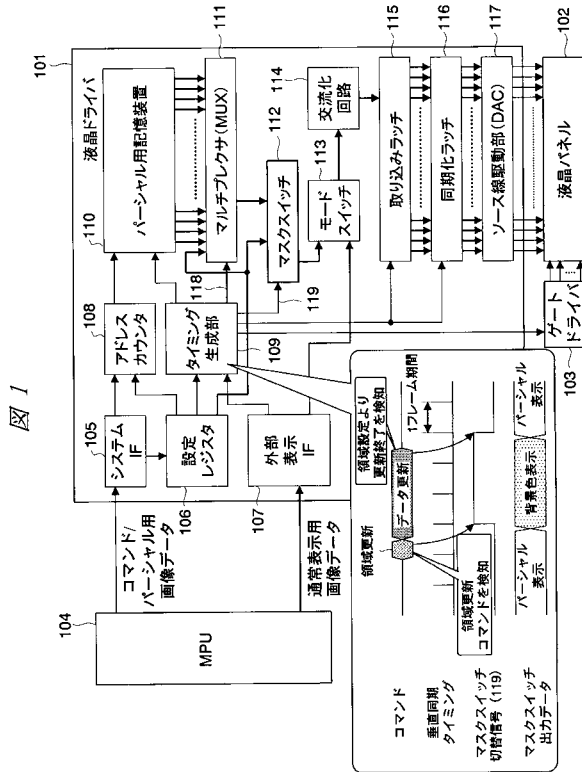
【図６】本発明に対する比較技術において、データ更新時のイメージ図（（ａ）：更新前のパーシャル表示、（ｂ）：データ転送中のパーシャル表示、（ｃ）：更新後のパーシャル表示）を示したものである。

【符号の説明】 20

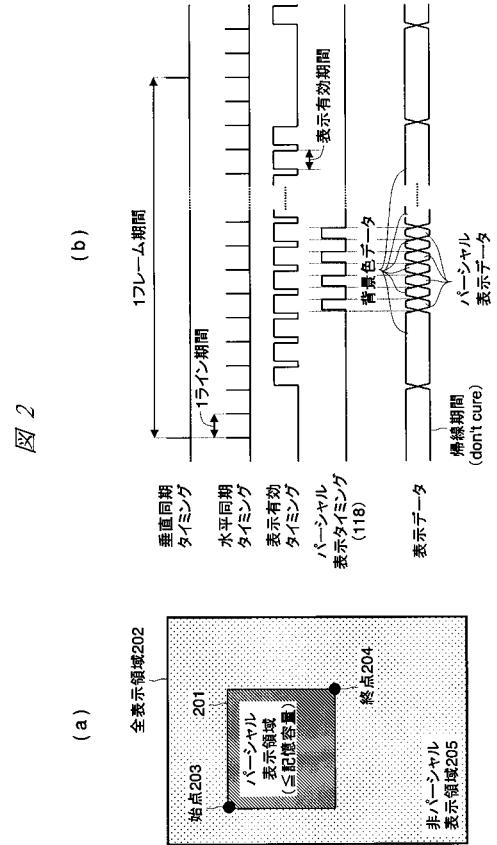
【００６２】

１０１…液晶ドライバ、１０２…液晶パネル、１０３…ゲートドライバ、１０４…ＭＰＵ、１０５…システムインターフェース、１０６…設定レジスタ、１０７…外部表示インターフェース、１０８…アドレスカウンタ、１０９…タイミング生成部、１１０…パーシャル用記憶装置、１１１…マルチプレクサ（ＭＵＸ）、１１２…マスキスイッチ、１１３…モードスイッチ、１１４…交流化回路、１１５…取り込みラッチ、１１６…同期化ラッチ、１１７…データ線駆動部（ＤＡＣ）、１１８…パーシャル表示タイミング、１１８－ａ…パーシャル表示タイミング、１１９…マスキスイッチ切替信号、１１９－ａ…マスキスイッチ切替信号、２０１…パーシャル表示領域、２０１－ａ…パーシャル表示領域（更新前）、２０１－ｂ…パーシャル表示領域（更新後）、２０２…全表示領域、２０３…始点、２０４…終点、２０５…非パーシャル表示領域、２０５－ａ…非パーシャル表示領域（更新前）、２０５－ｂ…非パーシャル表示領域（更新後）、３０１…制御信号マスク回路。 30

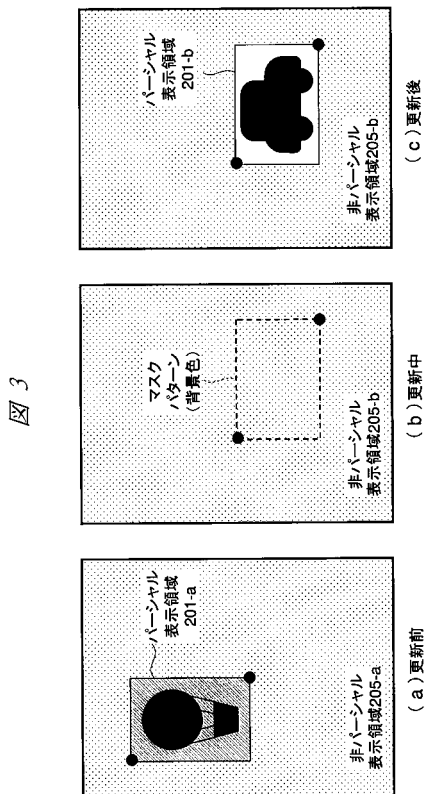
【図 1】



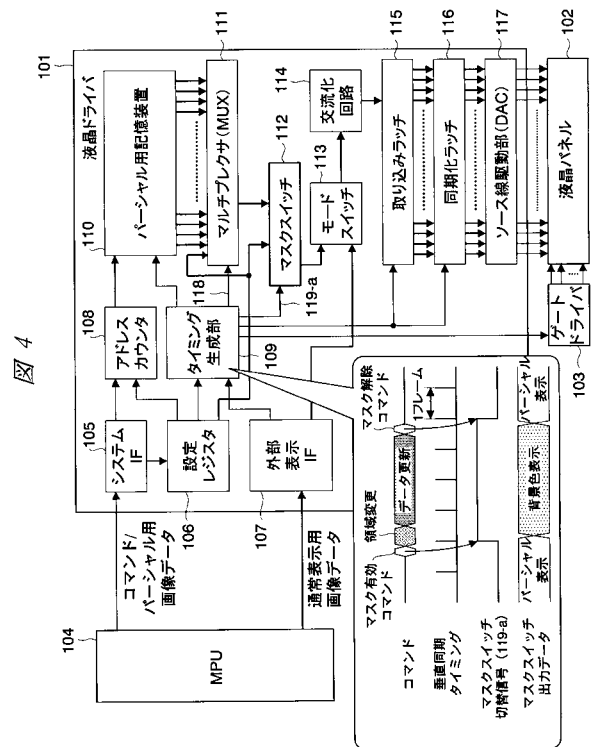
【図 2】



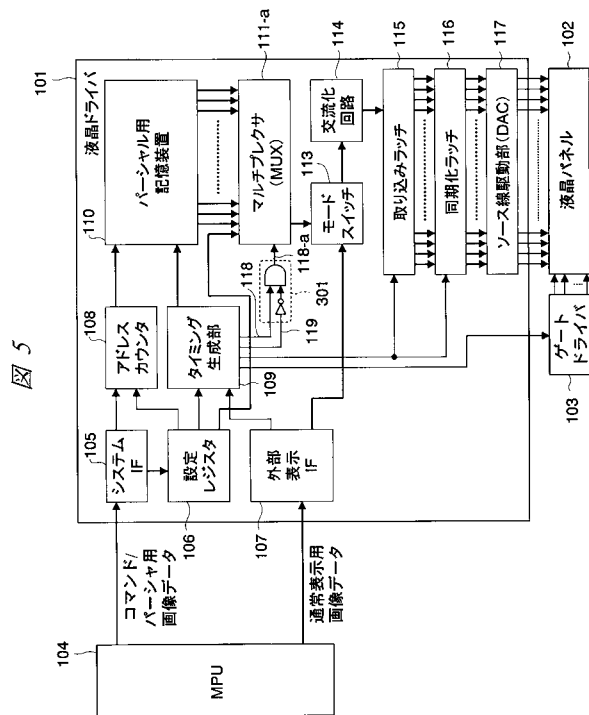
【図 3】



【図 4】

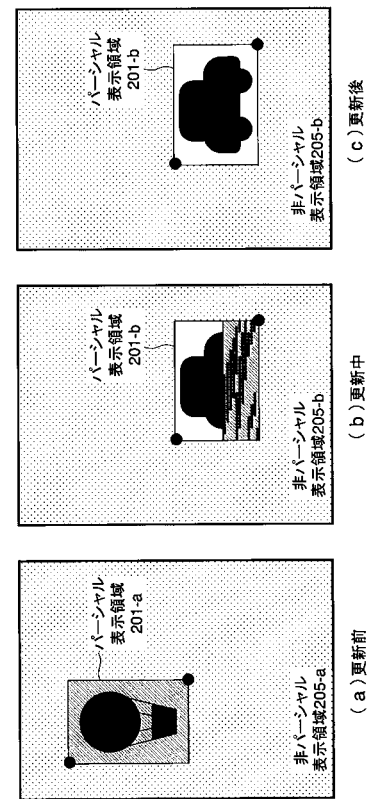


【図5】



【図6】

図6



フロントページの続き

(51)Int.Cl. F I テーマコード(参考)

G 0 9 G	3/20	6 1 2 L
G 0 9 G	3/20	6 2 1 A
G 0 9 G	3/20	6 1 1 A
G 0 9 G	3/20	6 2 1 K
G 0 2 F	1/133	5 5 0

(72)発明者 庄司 孝志

神奈川県横浜市戸塚区吉田町 2 9 2 番地 株式会社日立アドバンスデジタル内

(72)発明者 太田 茂

東京都千代田区丸の内二丁目 4 番 1 号 株式会社ルネサステクノロジ内

F ターム(参考) 2H093 NA16 NA46 NC13 NC16 NC26 NC27 NC29 NC34 NC50 ND34
ND39 ND49 ND54
5C006 AA08 AC11 AC24 AF03 AF04 AF44 AF45 AF51 AF53 AF71
BB16 BC03 BC06 BC11 BF02 FA05
5C080 AA10 BB05 CC10 DD01 EE26 FF11 GG15 GG17 JJ01 JJ02
JJ04

专利名称(译)	显示装置的驱动电路和驱动方法		
公开(公告)号	JP2007310047A	公开(公告)日	2007-11-29
申请号	JP2006137357	申请日	2006-05-17
[标]申请(专利权)人(译)	株式会社瑞萨科技		
申请(专利权)人(译)	瑞萨科技公司		
[标]发明人	粟倉博基 工藤泰幸 庄司孝志 太田茂		
发明人	粟倉 博基 工藤 泰幸 庄司 孝志 太田 茂		
IPC分类号	G09G3/36 G09G3/20 G02F1/133		
CPC分类号	G09G3/3648 G09G5/397 G09G2310/04 G09G2340/12		
FI分类号	G09G3/36 G09G3/20.631.B G09G3/20.660.Q G09G3/20.631.W G09G3/20.660.M G09G3/20.612.L G09G3/20.621.A G09G3/20.611.A G09G3/20.621.K G02F1/133.550		
F-TERM分类号	2H093/NA16 2H093/NA46 2H093/NC13 2H093/NC16 2H093/NC26 2H093/NC27 2H093/NC29 2H093/NC34 2H093/NC50 2H093/ND34 2H093/ND39 2H093/ND49 2H093/ND54 5C006/AA08 5C006/AC11 5C006/AC24 5C006/AF03 5C006/AF04 5C006/AF44 5C006/AF45 5C006/AF51 5C006/AF53 5C006/AF71 5C006/BB16 5C006/BC03 5C006/BC06 5C006/BC11 5C006/BF02 5C006/FA05 5C080/AA10 5C080/BB05 5C080/CC10 5C080/DD01 5C080/EE26 5C080/FF11 5C080/GG15 5C080/GG17 5C080/JJ01 5C080/JJ02 5C080/JJ04 2H193/ZA04 2H193/ZC27		
代理人(译)	筒井大和		
其他公开文献	JP4422699B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供显示装置的驱动技术，其通过避免在切换伴随部分显示区域的改变的图像数据期间发生的显示干扰来实现与高质量和各种显示相对应的低功耗的部分显示。部分显示。ŽSOLUTION：在液晶显示装置的液晶驱动器101中，具有从部分存储装置和非显示器（背景图案）进行部分显示的图像数据之间的切换的机构，部分显示的变化根据部分显示区域的设置命令检测区域，并控制掩模开关112以选择背景图案。在从部分存储装置110中的改变的部分显示区域的最后一行写入定时是从控制部分存储装置的地址计数器108决定的，并且控制掩码开关112以便选择部分存储装置的图像数据。从后续框架。Ž

