

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2009-229604

(P2009-229604A)

(43) 公開日 平成21年10月8日(2009.10.8)

|                              |                 |             |
|------------------------------|-----------------|-------------|
| (51) Int.Cl.                 | F I             | テーマコード (参考) |
| <b>G02F 1/1343 (2006.01)</b> | G02F 1/1343     | 2H092       |
| <b>G02F 1/1335 (2006.01)</b> | G02F 1/1335 500 | 2H093       |
| <b>G02F 1/133 (2006.01)</b>  | G02F 1/133 505  | 2H191       |
|                              |                 | 2H193       |

審査請求 未請求 請求項の数 14 O L (全 28 頁)

(21) 出願番号 特願2008-72505 (P2008-72505)  
(22) 出願日 平成20年3月19日 (2008.3.19)

(71) 出願人 303018827  
NEC液晶テクノロジー株式会社  
神奈川県川崎市中原区下沼部1753番地  
(74) 代理人 100114672  
弁理士 宮本 恵司  
(72) 発明者 中 謙一郎  
神奈川県川崎市中原区下沼部1753番地  
NEC液晶テクノロジー株式会社内  
(72) 発明者 永井 博  
神奈川県川崎市中原区下沼部1753番地  
NEC液晶テクノロジー株式会社内  
(72) 発明者 坂本 道昭  
神奈川県川崎市中原区下沼部1753番地  
NEC液晶テクノロジー株式会社内

最終頁に続く

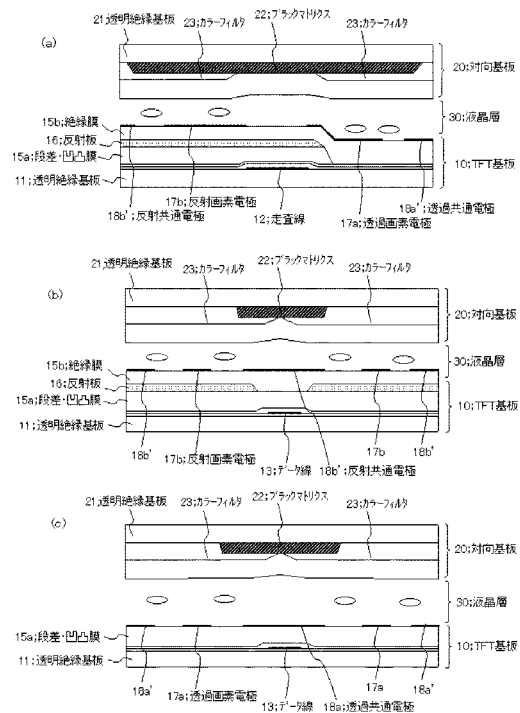
(54) 【発明の名称】 液晶表示装置

## (57) 【要約】

【課題】 アクティブマトリクス基板上の電極と対向基板との間に生じる電位に起因する光漏れを抑制する。

【解決手段】 スwitching素子がマトリクス状に配置された一方の基板と、少なくともブラックマトリクスが形成された他方の基板と、両基板の間に挟持された液晶層と、を少なくとも備える液晶表示装置において、前記液晶表示装置は、ノーマリーブラックの第1の領域とノーマリーホワイトの第2の領域とを有し、前記一方の基板の前記第1の領域に形成された第1共通電極及び第1画素電極と前記ブラックマトリクスとの間に形成される電位差が、前記第2の領域に形成された第2共通電極及び第2画素電極と前記ブラックマトリクスとの間に形成される電位差のいずれか一方の大きい方よりも小さくなっている。

【選択図】 図2



## 【特許請求の範囲】

## 【請求項 1】

スイッチング素子がマトリクス状に配置された一方の基板と、少なくともブラックマトリクスが形成された他方の基板と、両基板の間に挟持された液晶層と、を少なくとも備える液晶表示装置において、

前記液晶表示装置は、ノーマリーブラックの第 1 の領域とノーマリーホワイトの第 2 の領域とを有し、

前記一方の基板の前記第 1 の領域に形成された第 1 共通電極及び第 1 画素電極と前記ブラックマトリクスとの間に形成される電位差が、前記第 2 の領域に形成された第 2 共通電極及び第 2 画素電極と前記ブラックマトリクスとの間に形成される電位差のいずれか一方の大きい方よりも小さくなっていることを特徴とする液晶表示装置。

10

## 【請求項 2】

前記第 2 画素電極が前記一方の基板に形成され、前記第 2 共通電極が前記一方の基板又は前記他方の基板に形成されていることを特徴とする請求項 1 に記載の液晶表示装置。

## 【請求項 3】

前記第 1 共通電極及び前記第 1 画素電極と前記ブラックマトリクスとの間に形成される電位差は、液晶が動作する閾値以下であることを特徴とする請求項 1 又は 2 に記載の液晶表示装置。

## 【請求項 4】

スイッチング素子がマトリクス状に配置された一方の基板と、少なくともブラックマトリクスが形成された他方の基板と、両基板の間に挟持された液晶層と、を少なくとも備える液晶表示装置において、

20

前記液晶表示装置はノーマリーブラックの第 1 の領域とノーマリーホワイトの第 2 の領域とを有し、

前記一方の基板の前記第 1 の領域に形成された第 1 画素電極と第 1 共通電極と、前記第 1 共通電極に第 1 共通信号を供給する第 1 共通信号線を有し、前記一方の基板の前記第 2 の領域に形成された第 2 画素電極と、前記一方の基板又は前記他方の基板の前記第 2 の領域に形成された第 2 共通電極を有し、

前記第 1 共通電極と前記ブラックマトリクスとの間に形成される容量と第 1 共通信号の電位の積と、

30

前記第 1 共通電極線と前記第 1 の領域に電氣的に接続されている前記ブラックマトリクスとで形成される容量と前記第 1 共通信号の電位の積と、

前記第 2 共通電極及び前記第 2 共通電極線と前記第 1 の領域に電氣的に接続されている前記ブラックマトリクスとで形成される容量と前記第 2 共通信号の電位の積の合計値を前記容量の合計値で除した値が、

前記第 2 共通信号との電位との差よりも前記第 1 共通信号との電位との差が小さいことを特徴とする液晶表示装置。

## 【請求項 5】

前記基板の法線方向から見て、前記第 1 共通電極と前記ブラックマトリクスとが重畳する面積が、前記第 2 共通電極と前記ブラックマトリクスとが重畳する面積よりも大きいことを特徴とする請求項 4 に記載の液晶表示装置。

40

## 【請求項 6】

前記ブラックマトリクスは、前記第 1 の領域の部分と、前記第 2 の領域の部分及び / 又は前記周辺部における前記第 2 共通電極線に対向する部分の少なくとも一部が、電氣的に分離されていることを特徴とする請求項 1 乃至 5 のいずれか一に記載の液晶表示装置。

## 【請求項 7】

表示部の周囲の周辺部において、前記ブラックマトリクスは、前記第 1 共通電極線に対向する部分と前記第 2 共通電極線に対向する部分とで、電氣的に分離されていることを特徴とする請求項 1 乃至 6 のいずれか一に記載の液晶表示装置。

## 【請求項 8】

50

表示部の周囲の周辺部において、前記第 2 共通電極線がシールドされていることを特徴とする請求項 1 乃至 7 のいずれかに記載の液晶表示装置。

【請求項 9】

表示部の周囲の周辺部において、前記第 1 共通電極線又は前記第 1 共通信号と同位相の電位が供給される配線と前記ブラックマトリクスとが電氣的に接続されていることを特徴とする請求項 1 乃至 8 のいずれかに記載の液晶表示装置。

【請求項 10】

前記他方の基板のブラックマトリクスと液晶層の間に形成される液晶層よりも誘電率の小さい層であって、前記誘電率の小さい層は前記第 2 の領域における厚さが前記第 1 の領域における厚さよりも厚い、又は、前記第 1 の領域には形成されていないことを特徴とする請求項 1 乃至 9 のいずれかに記載の液晶表示装置。

10

【請求項 11】

前記他方の基板のブラックマトリクスと液晶層の間に形成される層であって、前記層は、前記第 1 の領域よりも前記第 2 の領域の誘電率が小さいことを特徴とする請求項 1 乃至 10 のいずれかに記載の液晶表示装置。

【請求項 12】

前記誘電率の小さい層は、表示部の周囲の周辺部の少なくとも一部にも形成されていることを特徴とする請求項 10 又は 11 に記載の液晶表示装置。

【請求項 13】

前記一方の基板の表示部の周囲の周辺部の少なくとも一部に、反射板と、前記第 2 共通電極及び前記第 2 画素電極を絶縁する絶縁層と同じ層が延設されていることを特徴とする請求項 1 乃至 12 のいずれかに記載の液晶表示装置。

20

【請求項 14】

スイッチング素子がマトリクス状に配置された一方の基板と、少なくともブラックマトリクスが形成された他方の基板と、両基板の間に挟持された液晶層と、を少なくとも備える液晶表示装置において、

前記液晶表示装置はノーマリーブラックの第 1 の領域とノーマリーホワイトの第 2 の領域とを有し、

前記一方の基板の前記第 1 の領域に形成された第 1 画素電極と第 1 共通電極と、前記第 1 共通電極に共通信号を供給する第 1 共通電極線を有し、前記一方の基板の前記第 2 の領域に形成された第 2 画素電極と、前記一方の基板又は前記他方の基板の前記第 2 の領域に形成された第 2 共通電極を有し、前記第 2 共通電極には、前記第 1 共通信号と同じ信号が印加され、

30

前記第 1 画素電極と前記ブラックマトリクスで形成される容量と前記第 1 画素電極の電位との積と、前記第 2 画素電極と前記第 1 の領域に電氣的に接続されている前記ブラックマトリクスで形成される容量と前記第 2 画素電極の電位との積の和を前記容量の合計値で除した値が、前記第 2 画素電極の電位との差よりも前記第 1 画素電極の電位との差が小さいことを特徴とする液晶表示装置。

【発明の詳細な説明】

【技術分野】

40

【0001】

本発明は、液晶表示装置に関し、特に、透過領域と反射領域とを備えた半透過型液晶表示装置に関する。

【背景技術】

【0002】

液晶表示装置は、駆動の方法の違いによりパッシブマトリクス型とアクティブマトリクス型に大きく区別される。

【0003】

アクティブマトリクス型とは、画素毎にトランジスタないしはダイオード等の能動素子を設置し、それらを順次に時分割で選択してオン状態にして画素毎に形成される容量に信

50

号電圧をチャージし、オフ状態の期間では信号電圧を保持させることで表示を行うものであり、時分割マトリクス駆動で液晶に電圧を印加し表示を行うパッシブマトリクス型に比べて高コントラストで大容量表示が可能であるという特徴を有している。

#### 【0004】

アクティブマトリクス型液晶表示装置の液晶の動作モードとしては、基板間で液晶分子の分子軸の方向（以下、ダイレクタと呼ぶ。）を上下基板間で約90度回転させて液晶分子をツイスト配向させ、基板に対して垂直方向の電界により、ダイレクタを垂直方向に回転させて表示を行うツイステッドネマティック（TN：Twisted Nematic）モードが従来用いられてきた。

#### 【0005】

しかしながら、このTNモードは、視野角が狭いという問題点がある。そのため、様々な方向から見ることのあるモバイル用途では斜め方向からの表示を視認出来なくなったり、大容量表示が進み画面面積が大きくなると、斜め方向のある視点から画面を見た場合に画面中央と画面端部とで見え方が異なり、正しい表示が不可能になる。

#### 【0006】

この問題に対して、基板に対して平行方向に電界を発生させ、ダイレクタを水平面内で回転させて表示を行うインプレーンスイッチング（IPS：In Plane Switching）モードやフリンジフィールドスイッチング（FFS：Fringe Field Switching）モードが開発されている。このような、基板に平行な電界により液晶を駆動させる液晶表示装置は、液晶が水平方向に配向しているので視点を動かしても液晶の複屈折性が大きく変化しないため、TNモードの液晶表示装置に比べて、広視野角を達成することが出来る。

#### 【0007】

また、液晶表示装置は、軽量・薄型・低消費電力という特徴から携帯電話器やPDA（Personal Digital Assistants）、業務用端末の表示画面として採用されているが、暗所や比較的明るくない場所では良い表示が行えるが、昼間の屋外や明るい事務所などでは外光の影響で視認性が大幅に劣化し、表示を確認できなくなる場面がある。そこで、外光を光源として反射板で反射することにより表示を行うことが出来る反射型液晶表示装置や画素を反射領域と透過領域に分割することで両方の表示を行うことが出来る半透過型液晶表示装置が開発されている（横電界方式の半透過型液晶表示装置に関しては、例えば、下記特許文献1～3参照）。

#### 【0008】

【特許文献1】特開2007-41572号公報

【特許文献2】特開2007-322941号公報

【特許文献3】特開平11-174491号公報

#### 【発明の開示】

#### 【発明が解決しようとする課題】

#### 【0009】

特許文献1の液晶表示装置は、IPSモードを用いた画素内に透過領域と反射領域を有する、半透過型液晶表示装置である。その構造を図26乃至図29に示す。図26は、半透過型液晶表示装置の構造を示す平面図であり、（a）は反射板を除いた構造、（b）は、反射板を追加した構造、（c）は、更にブラックマトリクスを追加した構造を示している。また、図27は、半透過型液晶表示装置の構造を示す断面図であり、（a）は図26（c）のA-A'断面、（b）は、B-B'断面、（c）は、C-C'断面の構造を示している。また、図28は、1画素の配線及び電極の構成を模式的に示す図であり、図29は、透過共通信号及び反射共通信号の波形を示す図である。

#### 【0010】

図26乃至図29に示すように、特許文献1の液晶表示装置では、薄膜トランジスタ（TFT：Thin Film Transistor）の存在する透明絶縁基板（以下、TFT基板10と呼ぶ。）上にマトリクス状に配置された複数の走査線12、信号線（データ線13）及び共通電極線を備え、共通電極線は透過領域3に基準電位を与える透過共通電極線18aと、反

10

20

30

40

50

射領域 2 に基準電位を与える反射共通電極線 18 b とからなり、走査線 12 とデータ線 13 の交差部には、画素の透過領域 3 に対応した透過 T F T 14 a と透過画素電極 17 a を有し、また、画素の反射領域 2 に対応した反射 T F T 14 b と反射画素電極 17 b を有している。

【0011】

前記透過共通電極線 18 a には透過共通電極 18 a ' が電氣的に接続されており、また、前記反射共通電極線 18 b には反射共通電極 18 b ' が電氣的に接続されている。

【0012】

前記透過画素電極 17 a と前記透過共通電極 18 a ' は、ストライプ状に両電極が平行になるように設置され、基板面に平行な両電極に直交する成分を主とした電界（透過）を発生でき、また、前記反射画素電極 17 b と前記反射共通電極 18 b ' は、ストライプ状に両電極が平行になるように設置され、基板面に平行な両電極に直交する成分を主とした電界（反射）を発生できる。

10

【0013】

反射領域 2 の、反射画素電極 17 a と反射共通電極 18 b ' の下には絶縁膜 15 b を介して反射板 16 が設置されている。

【0014】

特許文献 1 によると、I P S モードを用いた半透過型液晶表示装置では、透過領域 3 は電圧無印加時に黒となり電圧印加時に白となるノーマリーブラック表示となり、反射領域 2 は電圧無印加時に白となり電圧印加時には黒となるノーマリーホワイト表示となるため、同一の映像信号を使用した場合に、透過共通信号と反射共通信号は、図 29 のように位相を反転させる必要がある。

20

【0015】

その場合、隣接する画素間や、画素内の透過領域と反射領域の間でも、それぞれ異なった電位を与えることになるため、表示には無関係な電界がそれぞれの間に発生する。そこで、これらの光漏れを防ぐために、液晶表示装置では一般的に、クロムなどの金属やそれらの酸化積層膜、またはカーボン粒子を分散させた樹脂等で構成されたブラックマトリクス 22 で遮光する構造が用いられる。

【0016】

ここで、T N モードのアクティブマトリクス型液晶表示装置の場合は、対向基板 20 上にあるブラックマトリクス 22 は、対向基板 20 上の液晶面側に形成された透明電極により電界が遮蔽されているので、いかなる電位であろうとも、表示に影響を及ぼすような電界を発生しない。

30

【0017】

しかしながら、I P S モードのアクティブマトリクス型液晶表示装置の場合は、ブラックマトリクス 22 は、液晶層 30 との間に T N モードの透明電極のような遮蔽電極を持たず、ブラックマトリクス 22 の電位が T F T 基板 10 に与える電気信号により影響を受けるため、表示に影響を与えることがある。

【0018】

特に、I P S モードの半透過型液晶表示装置では、図 27 に示すように、透過共通電極 18 a ' と反射共通電極 18 b ' がそれぞれブラックマトリクス 22 と重畳して配置されているために、両方の影響を受けることで、ブラックマトリクス 22 と透過共通電極 18 a ' 及び透過画素電極 17 a との間で電位差を生じ、これにより、ダイレクタが平面方向に回転し、光漏れを生じていた。

40

【0019】

このような問題を解決するために、ブラックマトリクス 22 に電位を与える方法が特許文献 3 に開示されている。

【0020】

特許文献 3 では、共通電極に印加する信号と同じ信号をブラックマトリクス 22 に印加することで、ブラックマトリクス 22 の電位を共通電極と同じ電位にし、電位差によりダ

50

イレクタへの影響を抑制している。

【0021】

しかしながら、この文献では透過型のIPSにおいて、データ線とブラックマトリクスが対向する電位が影響されることを解決する方法として共通電極と同じ電位を与える方法を提案しているが、本発明で解決しようとしている反転駆動法では2種類の共通信号があるために、両方に合わせることが出来ず解決することは出来なかった。

【0022】

また、このように電位を与えるためには、ブラックマトリクス22の材料としては低抵抗なクロムなどの金属やそれらの酸化積層膜を使用する必要があり、これらの金属膜はバックライトから入射した光がこれら金属膜と走査線12やデータ線13、透過共通電極18a'と多重反射した後に射出することで、光漏れの要因になるなどの問題があった。

【0023】

さらに、対向基板側に電位を与えるためには、特許文献3にも記載されているように複数のプロセスが追加されるという問題があり、近年では、対向基板のカラーフィルタからのイオン成分の液晶への溶出を抑制する必要性から、カラーフィルタ上にさらにオーバーコートを形成するため、ブラックマトリクスに電位を与えるためにはオーバーコートにスルーホールを開けるプロセスも必要になってくる。

【0024】

本発明は、上記問題点に鑑みてなされたものであって、その主たる目的は、アクティブマトリクス基板上的電極と対向基板上的ブラックマトリクスとの間に生じる電位に起因する光漏れを抑制することができる液晶表示装置を提供することにある。

【課題を解決するための手段】

【0025】

上記目的を達成するため、本発明は、スイッチング素子がマトリクス状に配置された一方の基板と、少なくともブラックマトリクスが形成された他方の基板と、両基板の間に挟持された液晶層と、を少なくとも備える液晶表示装置において、前記液晶表示装置は、ノーマリーブラックの第1の領域とノーマリーホワイトの第2の領域とを有し、前記一方の基板の前記第1の領域に形成された第1共通電極及び第1画素電極と前記ブラックマトリクスとの間に形成される電位差が、前記第2の領域に形成された第2共通電極及び第2画素電極と前記ブラックマトリクスとの間に形成される電位差のいずれか一方の大きい方よりも小さくなっているものである。

【0026】

本発明においては、前記第1共通電極及び前記第1画素電極と前記ブラックマトリクスとの間に形成される電位差は、液晶が動作する閾値以下である構成とすることができる。

【発明の効果】

【0027】

本発明の液晶表示装置によれば、アクティブマトリクス基板上的電極と対向基板上的ブラックマトリクスとの間に生じる電位に起因する光漏れを抑制することができる。

【0028】

その理由は、スイッチング素子がマトリクス状に配置されたアクティブマトリクス基板と少なくともブラックマトリクスが配置された対向基板との間に液晶層が挟持された液晶表示装置において、ノーマリーブラックの第1の領域とノーマリーホワイトの第2の領域とを有し、第1の領域の第1共通電極及び第1画素電極とブラックマトリクスとの間に形成される電位差が、第2の領域の第2共通電極及び第2画素電極とブラックマトリクスとの間に形成される電位差のいずれか一方の大きい方よりも小さくなるようにすることにより、構造やプロセスを複雑化させることなくブラックマトリクスの電位をコントロールし、ブラックマトリクスと第1の領域の電極との間にかかる電位によって生じるダイレクタの変位を抑え、それに起因する光漏れを抑制することが出来るからである。ここで閾値電圧 $V_{th}$ とは、非動作時の輝度を $L_0$ とし白表示の輝度を $L_{WHT}$ とした時に、黒表示の輝度 $L_{BLK}$ とすると、 $(L_{BLK} - L_0) / (L_{WHT} - L_0) < 0.01$ となる電圧のことをいう。

## 【発明を実施するための最良の形態】

## 【0029】

背景技術で示したように、半透過型液晶表示装置において、IPSモードを採用する場合には、黒表示と白表示とが反転し、通常の駆動方式において、透過領域をノーマリーブラックとすると、反射領域がノーマリーホワイトになるという問題がある。まず、この表示反転について説明する。

## 【0030】

なお、以下の説明において、光出射側（表示面側）の偏光板（第1偏光板）と、光入射側（バックライト側）の偏光板（第2偏光板）とは、偏光軸が互いに直交するように配置されているものとする。液晶層では、電圧無印加時に液晶分子の方向が、第2偏光板の偏光軸（光透過軸）方向から90°ずれた方向となるように配列されているものとする。例えば、第2偏光板の偏光軸方向を0°とすると、第1偏光板の偏光軸方向は90°に設定され、液晶層の液晶分子長軸方向は90°に設定される。液晶層は、透過領域ではリタデーション $\Delta n \cdot d$ （ $\Delta n$ は液晶分子の屈折率異方性、 $d$ は液晶のセルギャップ）が $\lambda/2$ （ $\lambda$ は光の波長）となるようにセルギャップが調整され、反射領域ではリタデーションが $\lambda/4$ となるようにセルギャップが調整される。

10

## 【0031】

## [反射領域]

まず、反射領域では、液晶層に電圧を印加しないときは、液晶層に第1偏光板を通過した90°方向（縦方向）の直線偏光が入射する。液晶層では、入射した直線偏光の光学軸方向と液晶分子の長軸方向が一致しているため、90°の直線偏光はそのまま液晶層を通過し、反射板に入射する。反射板では90°直線偏光のまま反射し、再び、液晶層を通過し、第1偏光板に入射する。第1偏光板の偏光軸方向は90°であるため、透過光は、第1偏光板を通過するため、白表示となる。

20

## 【0032】

また、液晶層に電圧を印加したときは、同様に、液晶層に第1偏光板を通過した90°方向（縦方向）の直線偏光が入射する。液晶層では、電圧印加により液晶層の長軸方向が基板面内で0°から45°に変化するため、入射光の偏光方向と液晶分子の長軸方向とが45°ずれており、また、液晶のリタデーションが $\lambda/4$ に設定されているため、直線偏光は右回りの円偏光状態となって反射板に入射する。反射板で反射した光は、左回りの円偏光状態となって液晶層を再び通過し、横方向（0°方向）の直線偏光となって、第1偏光板に入射する。第1偏光板の偏光軸方向は90°であるため、反射光を通過させることができず、黒表示となる。従って、反射領域ではノーマリーホワイトとなる。

30

## 【0033】

## [透過領域]

一方、透過領域では、液晶層に電圧を印加しないときは、液晶層には、第2偏光板を通過した横方向の直線偏光が入射する。液晶層では、入射光の偏光方向と分子方向長軸方向が直交しているため、偏光状態を変化させることなく、横方向の直線偏光のまま液晶層を通過し、第1偏光板に入射する。第1偏光板の偏光軸方向は90°であるため、透過光は、第1偏光板を通過することができず、黒表示となる。

40

## 【0034】

また、液晶層に電圧を印加したときは、同様に、液晶層には、第2偏光板を通過した横方向の直線偏光が入射する。液晶層では、電圧印加により液晶層の長軸方向が基板面内で0°から45°に変化するため、液晶層に入射した光の偏光方向と液晶分子の長軸方向とが45°ずれており、また、液晶のリタデーションが $\lambda/2$ に設定されているため、横方向の直線偏光は縦方向の直線偏光となって第1偏光板に入射する。第1偏光板の偏光軸方向は90°であるため、透過光は、第1偏光板を通過し、白表示となる。従って、透過領域ではノーマリーブラックとなる。

## 【0035】

このように、半透過型液晶表示装置では、液晶層に電界を印加するときも、電界を印加

50

しないときも、反射領域と透過領域とにおいて、白表示と黒表示が反転するという問題がある。そこで、この問題を解決するために、反射領域と透過領域とに反転する電圧を印加する方法（例えば、ゲートライン反転駆動やドット反転駆動）が用いられる。

【0036】

この方法を用いれば、透過領域のみに電圧を印加した場合は、透過領域及び反射領域共に白表示となり、反射領域のみに電圧を印加した場合は、透過領域及び反射領域共に黒表示となる。しかしながら、反射領域と透過領域とに異なる電圧を印加することによって、ブラックマトリクスと配線間に電位差が生じて電界が発生し、この電界によってダイレクタが平面方向に回転し光漏れが発生する。

【0037】

すなわち、反射共通電極及び透過共通電極に同位相の電圧を印加した場合は、図30(a)に示すように、ブラックマトリクスの電位は、反射共通電極及び透過共通電極と同位相となり、反射共通電極とブラックマトリクスの電位差、及び、透過共通電極とブラックマトリクスの電位差は共に小さいが、反射共通電極及び透過共通電極に逆位相の電圧を印加した場合は、ブラックマトリクスの電位は、反射共通電極及び透過共通電極のいずれか一方と同位相（図30(b)又は(c)）、若しくは、双方の共通電極の電位の中間の電位（図30(d)）となり、反射共通電極とブラックマトリクスの電位差、及び、透過共通電極とブラックマトリクスの電位差が大きくなり、この電位差による電界によってダイレクタが平面方向に回転する。

【0038】

ここで、ブラックマトリクスと各電極、配線で形成される電荷を計算する。

【0039】

まず、表示部に関して、図31に示すように、走査線の電位を $V_G$ 、データ線の電位を $V_D$ 、透過共通電極の電位を $V_{TC}$ 、透過画素電極の電位を $V_{TP}$ 、反射共通電極の電位を $V_{RC}$ 、反射画素電極の電位を $V_{RP}$ 、走査線とブラックマトリクスの間の容量を $C_{BM-Ga}$ 、データ線とブラックマトリクスの間の容量を $C_{BM-De}$ 、透過共通電極とブラックマトリクスの間の容量を $C_{BM-TCE}$ 、透過画素電極とブラックマトリクスの間の容量を $C_{BM-TPE}$ 、反射共通電極とブラックマトリクスの間の容量を $C_{BM-RCE}$ 、反射画素電極とブラックマトリクスの間の容量を $C_{BM-RPE}$ とすると、ブラックマトリクスと各電極、配線で形成される電荷は、次式で表される。

【0040】

$$C_{BM-TCE} \times V_{TC} + C_{BM-TPE} \times V_{TP} + C_{BM-RCE} \times V_{RC} + C_{BM-RPE} \times V_{RP} + C_{BM-Ga} \times V_G + C_{BM-De} \times V_D \quad \dots (1)$$

【0041】

また、周辺部に関して、図32に示すように、走査線の電位を $V_G$ 、データ線の電位を $V_D$ 、透過共通電極線の電位を $V_{TCL}$ 、反射共通電極線の電位を $V_{RCL}$ 、走査線とブラックマトリクスの間の容量を $C_{BM-Gb}$ 、データ線とブラックマトリクスの間の容量を $C_{BM-Db}$ 、透過共通電極線とブラックマトリクスの間の容量を $C_{BM-TCL}$ 、反射共通電極線とブラックマトリクスの間の容量を $C_{BM-RCL}$ とすると、ブラックマトリクスと各配線で形成される電荷は、次式で表される。

【0042】

$$C_{BM-TCL} \times V_{TC} + C_{BM-RCL} \times V_{RC} + C_{BM-Gb} \times V_G + C_{BM-Db} \times V_D \quad \dots (2)$$

【0043】

従って、ブラックマトリクスに乗る電荷の合計 $Q_{BM}$ は、次式のようにになる。

【0044】

$$Q_{BM} = (C_{BM-TCE} + C_{BM-TCL}) \times V_{TC} + C_{BM-TPE} \times V_{TP} + (C_{BM-RCE} + C_{BM-RCL}) \times V_{RC} + C_{BM-RPE} \times V_{RP} + (C_{BM-Ga} + C_{BM-Gb}) \times V_G + (C_{BM-De} + C_{BM-Db}) \times V_D \quad \dots (3)$$

【0045】

上記式の分子部分は、全画面を黒表示した場合に、透過画素電極に対して同じ又は同じ側の電荷  $Q_{BM(1)}$  と、透過画素電極に対して反転又は負に働く電荷  $Q_{BM(2)}$  とに分解することができる。

【0046】

$$Q_{BM(1)} = (C_{BM-TC E} + C_{BM-TC L}) \times V_{TC} + C_{BM-TP E} \times V_{TP} + (C_{BM-DA} + C_{BM-DB}) \times V_D + C_{BM-RPE} \times V_{RP} \quad (\text{書き込みフレームから } 2n \text{ フレーム}) \quad \dots (4)$$

【0047】

$$Q_{BM(2)} = (C_{BM-RC E} + C_{BM-RC L}) \times V_{RC} + C_{BM-RPE} \times V_{RP} + (C_{BM-GA} + C_{BM-GB}) \times V_G \quad (\text{書き込みフレームから } 2n+1 \text{ フレーム}) + \dots (5)$$

10

【0048】

また、ブラックマトリクス of 電位  $V_{BM}$  は、次式のようにになる。

【0049】

$$V_{BM} = Q_{BM} / C_{BMTOTAL} \\ = [ (C_{BM-TC E} + C_{BM-TC L}) \times V_{TC} + C_{BM-TP E} \times V_{TP} + (C_{BM-RC E} + C_{BM-RC L}) \times V_{RC} + C_{BM-RPE} \times V_{RP} + (C_{BM-GA} + C_{BM-GB}) \times V_G + (C_{BM-DA} + C_{BM-DB}) \times V_D ] / [ C_{BM-TC E} + C_{BM-TC L} + C_{BM-TP E} + C_{BM-RC E} + C_{BM-RC L} + C_{BM-RPE} + C_{BM-GA} + C_{BM-GB} + C_{BM-DA} + C_{BM-DB} ] \quad \dots (6)$$

20

【0050】

ここで、表示部における、走査線とデータ線は、透過共通電極または反射共通電極により覆い、電氣的にシールドする構造をとっているため、それぞれのブラックマトリクスの影響はないものと考えてよい。また周辺部の走査線およびデータ線についても、たとえば、透過共通電極と同じ導電膜を使用して覆うことで同様にブラックマトリクスへの影響をなくすることができる。このような構造にすることで、実質的に、 $C_{BM-DA}$ 、 $C_{BM-DB}$ 、 $C_{BM-GA}$ 、 $C_{BM-GB}$  の項がなくなり、反射共通電極、反射共通電極線、透過共通電極、透過共通電極線のそれぞれとブラックマトリクスとの相互作用を考えればよくなる。

【0051】

30

液晶表示装置において、共通電極と画素電極との間に電圧が印加されていない領域で、ブラックマトリクスの電位の影響が大きくなり、また、黒表示状態で光漏れによって表示品位が大きく劣化するが、前述したように、ゲートライン反転駆動やドット反転駆動を用いた場合、反射領域のみに電圧を印加した場合に黒表示となることから、 $V_{BM}$  と  $V_{TC}$  との電位差が小さくするためには、 $Q_{BM(1)}$  の寄与を大きくするか、 $Q_{BM(2)}$  の寄与を小さくする必要がある。

【0052】

また、電荷  $Q$  容量  $C \times$  電圧  $V$   $\epsilon \times S \times V / d$  ( $\epsilon$  はブラックマトリクスと各電極、配線との間の構成物質の比誘電率、 $S$  はブラックマトリクスと各電極、配線とが重畳する面積、 $d$  はブラックマトリクスと各電極、配線との間の距離) の関係がある。

40

【0053】

従って、透過領域の電極とブラックマトリクスとの間の電位差を小さくするためには以下の方法が有効になる。

【0054】

(1) 容量はブラックマトリクスと各電極、配線とが重畳する面積に比例して変化することから、 $Q_{BM(1)}$  の寄与を大きくするために、 $C_{BM-TC E}$ 、 $C_{BM-TC L}$ 、 $C_{BM-TP E}$ 、 $C_{BM-DA}$ 、 $C_{BM-DB}$  を形成する電極面積を大きくするか、又は、 $Q_{BM(2)}$  の寄与を小さくするために、 $C_{BM-RC E}$ 、 $C_{BM-RC L}$ 、 $C_{BM-GA}$ 、 $C_{BM-GB}$  を形成する電極面積を小さくするか、又は、透過領域の電位が影響しないようにブラックマトリクスを分離・シールドする。

50

## 【 0 0 5 5 】

( 2 ) また、電荷は電圧に比例して変化することから、 $Q_{B M ( 1 )}$  の寄与を大きくするために、 $V_{T C}$  を上げるか、又は、 $Q_{B M ( 2 )}$  の寄与を小さくするために、 $V_{R C}$ 、 $V_G$  を下げる。すなわち、透過共通信号の振幅を増加させるか、反射共通信号の振幅を小さくするか、ゲート信号のオフ信号時の電圧を大きくすればよい。

## 【 0 0 5 6 】

( 3 ) また、容量はブラックマトリクスと各電極、配線との間の距離に反比例することから、 $Q_{B M ( 1 )}$  の寄与を大きくするために、ブラックマトリクスと透過共通電極、透過画素電極、データ線との間隔を小さくするか、又は、 $Q_{B M ( 2 )}$  の寄与を小さくするために、ブラックマトリクスと反射共通電極、走査線との間隔を大きくする。

10

## 【 0 0 5 7 】

( 4 ) また、容量はブラックマトリクスと各電極、配線との間の構成物質の比誘電率に比例することから、 $Q_{B M ( 1 )}$  の寄与を大きくするために、ブラックマトリクスと透過共通電極、透過画素電極、データ線との間に高誘電率の部材を挟むか、又は、 $Q_{B M ( 2 )}$  の寄与を小さくするために、ブラックマトリクスと反射共通電極、走査線との間に低誘電率の部材を挟む。

## 【 0 0 5 8 】

これらの方法を用いることにより、透過領域の電極とブラックマトリクスとの間の電位差を小さくすることができ、好ましくは、その電位差を液晶が動作する閾値以下にすることにより、光漏れを抑制することができる。以下、各々の方法について図面を参照して説明する。

20

## 【 実施例 1 】

## 【 0 0 5 9 】

まず、本発明の第 1 の実施例に係る液晶表示装置について、図 1 乃至図 1 5 を参照して説明する。図 1 は、本実施例の半透過型液晶表示装置の構造を示す平面図であり、( a ) は反射板を除いた構造、( b ) は、反射板及びブラックマトリクスを追加した構造を示している。また、図 2 は、本実施例の半透過型液晶表示装置の構造を示す断面図であり、( a ) は図 1 ( b ) の A - A ' 断面、( b ) は、B - B ' 断面、( c ) は、C - C ' 断面、の構造を示している。また、図 3 乃至図 5 は、本実施例の半透過型液晶表示装置の他の構造を示す図であり、図 6 は、本実施例の効果を示す図である。また、図 7 乃至図 1 0 は、反転駆動を説明する図であり、図 1 1 乃至図 1 5 は、本実施例の構造を適用する液晶表示装置の種類を示す図である。

30

## 【 0 0 6 0 】

図 1 及び図 2 に示すように、本実施例の液晶表示装置は、視認面側に配置される第 1 の基板（ここでは対向基板 2 0 と呼ぶ。）と、T F T (Thin Film Transistor) などの能動素子を備え、透過型液晶表示装置として機能する透過領域と反射型液晶表示装置として機能する反射領域とが形成された第 2 の基板（ここでは T F T 基板 1 0 と呼ぶ。）と、両基板間に挟持される液晶層 3 0 と、対向基板 2 0 の視認面側に配置された第 1 偏光板（図示せず）と、T F T 基板 1 0 のバックライト光源側に配置された第 2 偏光板（図示せず）などで構成される。

40

## 【 0 0 6 1 】

T F T 基板 1 0 は、透明絶縁基板 1 1 上に、マトリクス状に配置された複数の走査線 1 2、データ線 1 3 及び共通電極線 5 を備え、共通電極線は透過領域 3 に基準電位を与える透過共通電極線 1 8 a と、反射領域 2 に基準電位を与える反射共通電極線 1 8 b とからなり、走査線 1 2 とデータ線 1 3 の交差部には、画素の透過領域 3 に対応した透過 T F T と透過画素電極 1 7 a を有し、また、画素の反射領域 2 に対応した反射 T F T と反射画素電極 1 7 b を有している。

## 【 0 0 6 2 】

透過共通電極線 1 8 a には透過共通電極 1 8 a ' が電氣的に接続されており、また、反射共通電極線 1 8 b には反射共通電極 1 8 b ' が電氣的に接続されている。

50

## 【0063】

上記透過共通電極18a'、透過画素電極17a、反射共通電極18b'、反射画素電極17bは、通常、ITO(Indium Tin Oxide)などで形成される。そして、透過画素電極17aと透過共通電極18a'は、図1に示すようにストライプ状に両電極が平行になるように設置され、基板面に平行な両電極に直交する成分を主とした電界(透過)を発生でき、また、前記反射画素電極17bと前記反射共通電極18b'は、図1に示すようにストライプ状に両電極が平行になるように設置され、基板面に平行な両電極に直交する成分を主とした電界(反射)を発生できる。

## 【0064】

反射領域には、図1及び図2(a)に示すように、反射共通電極18b'と反射画素電極17bの下に絶縁膜15bを介して反射板15が形成されている。

10

## 【0065】

TFT基板10の液晶層30側には、液晶配向を制御する配向膜(図示せず)が形成されている。

## 【0066】

また、対向基板20は、透明絶縁基板21上に、ブラックマトリクス22とカラーフィルタ23とが形成されている。

## 【0067】

ブラックマトリクス22はカーボン粒子や黒色顔料を樹脂に分散させることで形成され、表示部の光漏れを遮光する部分、たとえば走査線12やデータ線13に重なる部分に配置され、画素間や透過領域と反射領域の間で生じる電極間の電界によって生じる光漏れを遮光し、また、表示部以外の配線間の光漏れを抑制する。

20

## 【0068】

また、TFT基板10と対向基板20との間隔、すなわち、液晶層30の厚さは、透過領域では電圧を印加し白を表示するときに位相差が $\lambda/2$ になるように、また、反射領域では電圧を印加し黒を表示する時に位相差が $\lambda/4$ になるように設定されている。

## 【0069】

液晶層30の液晶分子は、基板間で平行なホモジニアス配向をし、ダイレクタの方向は、電極のストライプ方向から15度傾いた方向に配向させ、共通電極と画素電極の間で形成される電界によって方向が変えられる。

30

## 【0070】

TFT基板10と対向基板20の液晶層30と反対側には、それぞれ偏光板が吸収軸を直交するように配置され、初期のダイレクタ方向と偏光板のいずれか一方の吸収軸の方向が一致するように配置している。

## 【0071】

なお、本実施例は、TFT基板10に形成される共通電極線又は共通電極と、対向基板20に形成されるブラックマトリクス22との位置関係に特徴を有するものであり、各構成部材の材料や膜厚、製造方法等は特に限定されない。

## 【0072】

ここで、前述したように、半透過型液晶表示装置では黒表示と白表示とが反転するために、透過領域と反射領域とに位相の異なる電圧を印加して駆動する必要がある、位相の異なる電圧を印加するとブラックマトリクス22の電位が変動し、透過共通電極線18a、透過共通電極18a'、透過画素電極17aとブラックマトリクス22との間の電位差が大きくなる。

40

## 【0073】

そこで、本実施例では、この問題を解決するために、透過共通電極線18a、透過共通電極18a'、透過画素電極17aとブラックマトリクス22とが重畳する面積が大きくなるようにする。

## 【0074】

具体的には、図1及び図2(b)、(c)に示すように、データ線13上には透過共通

50

電極 18 a' 及び反射共通電極 18 b' が配置されており、ブラックマトリクス 22 はデータ線 13 を覆うように配置されることから、透過共通電極 18 a' 上に配置されるブラックマトリクス 22 の幅を、反射共通電極 18 b' 上に配置されるブラックマトリクス 22 の幅よりも広くする。これにより、透過共通電極 18 a' とブラックマトリクス 22 の間の容量  $C_{BM-TCE}$  を形成する電極面積が、反射共通電極 18 b' とブラックマトリクス 22 の間の容量  $C_{BM-RCE}$  を形成する電極面積よりも大きくなり、透過共通電極 18 a' に対して同じ又は同じ側の電荷  $Q_{BM(1)}$  の寄与を大きくすることができる。

#### 【0075】

なお、この場合において、透過共通電極 18 a' 上に配置されるブラックマトリクス 22 の幅を、図 26 (c) に示す従来構造よりも広くしてもよいし、反射共通電極 18 b' 上に配置されるブラックマトリクス 22 の幅を、図 26 (c) に示す従来構造よりも狭くしてもよい。反射共通電極 18 b' 上に配置されるブラックマトリクス 22 の幅を狭くした場合、ブラックマトリクス 22 脇からの光漏れが懸念されるが、その場合は、反射領域 2 の反射共通電極 18 b' 及び反射画素電極 17 b を、ITO を酸化処理により黒色化したり、ITO 膜厚を増やし ITO の透過率を下げることで反射光を低減したり、反射板よりも反射率の低い金属（たとえば、クロムやモリブデンなどの金属膜）、望ましくは低反射処理をした金属（たとえば 2 層クロム Cr / CrO や 2 層ニッケル Ni / NiO 等の酸化積層膜）を適用することでブラックマトリクス脇からの光漏れを抑制することが出来るし、また、反射共通電極と反射画素電極上で、それらの間とは異なる液晶配向を行うことにより生じる光漏れも同時に抑制することが出来、反射のコントラストを上昇させることが出来る。

#### 【0076】

図 1 及び図 2 では、透過共通電極 18 a' 上に配置されるブラックマトリクス 22 の幅を広く、又は、反射共通電極 18 b' 上に配置されるブラックマトリクス 22 の幅を狭くしたが、例えば、図 3 に示すように、データ線 13 上の反射共通電極 18 b' の狭くしても同様の効果を得ることができるし、図 4 に示すように、データ線 13 上の透過共通電極 18 a' の幅を広くしても同様の効果を与えることができる。

#### 【0077】

また、図 1 乃至図 4 では、表示部の電極とブラックマトリクス 22 との関係を規定したが、表示部の周囲の周辺部には透過共通電極線 18 a や反射共通電極線 18 b が引き回されていることから、図 5 に示すように、透過共通電極線 18 (非反転増幅回路に接続されている配線、図では濃い色の配線) の幅を広くしてもよいし、反射共通電極線 18 b (反転増幅回路に接続されている配線、図では薄い色の配線) の幅を狭くしてもよい。

#### 【0078】

以上、透過共通電極線 18 a、透過共通電極 18 a'、透過画素電極 17 a とブラックマトリクス 22 とが重畳する面積を大きくする手法を示したが、ブラックマトリクス 22 と重畳する面積をどの程度にすればよいかを確認するために、従来と同様に、反射領域 2 と透過領域 3 とで同じ幅のブラックマトリクス 22 を形成した試料と、上記いずれかの方法で、透過共通電極 18 a とブラックマトリクス 22 の重畳面積を、反射共通電極 18 b' とブラックマトリクス 22 の重畳面積に対して、相対的に変化させた試料とを作成した。

#### 【0079】

そして、走査線 12 毎に画素電位及び共通電位の位相が反転するゲートライン反転駆動を行い、表示を行った。この場合、図 7 及び図 8 に示すように、透過画素電極 17 a と反射画素電極 17 b にはデータ線 13 から同一の信号 (D) がそれぞれの TFT から供給される。また、透過共通電極線 18 a には、ライン毎に反転する透過共通信号 (Tcom) が送られ、反射共通電極線 18 b には、透過共通信号とは位相が反転した反射共通信号 (Rcom) が供給される。

#### 【0080】

なお、図 7 及び図 8 では、反射共通信号 (Rcom) の振幅は、透過共通信号 (Tcom) と

同じ振幅にしているが、共通電極と画素電極との間隔や液晶層の厚さによって同じになるようにしてもよいし、異なるようにしてもよい。ここでは、透過共通信号（ $T_{com}$ ）の振幅が  $5.2\text{ V}$  で、反射共通信号（ $R_{com}$ ）の振幅も同じになるように調整した。また、透過画素電極 17a と透過共通電極 18a' の間隔が  $8\text{ }\mu\text{m}$ 、反射画素電極 17b と反射共通電極 18b' の間隔が  $4\text{ }\mu\text{m}$  になるようにし、透過領域 3 の液晶層 30 の厚さが  $3.2\text{ }\mu\text{m}$ 、反射領域 2 の液晶層 30 の厚さが  $2.0\text{ }\mu\text{m}$  になるようにした。

#### 【0081】

上記ゲートライン反転駆動について概説すると、図 7 (a) において、G 及び D が High になるラインでは、反射領域及び透過領域の各画素の透過画素電極 17a 及び反射画素電極 17b に D 信号が与えられ、その電位は  $+5\text{ V}$  になるが、透過共通信号（ $T_{com}$ ）は  $0\text{ V}$ 、反射共通信号（ $R_{com}$ ）は  $+5\text{ V}$  であるため、透過画素電極 17a と透過共通電極 18a' との電位差は  $+5\text{ V}$ 、反射画素電極 17b と反射共通電極 18b' との電位差は  $0\text{ V}$  になる。また、G 及び D が Low になるラインでは、透過画素電極 17a 及び反射画素電極 17b の電位は  $0\text{ V}$  になるが、 $T_{com}$  は  $+5\text{ V}$ 、 $R_{com}$  は  $0\text{ V}$  であるため、透過画素電極 17a と透過共通電極 18a' との電位差は  $+5\text{ V}$ 、反射画素電極 17b と反射共通電極 18b' との電位差は  $0\text{ V}$  になる。その結果、透過領域のみ液晶層に電界が加わり、液晶分子が回転することになる。

10

#### 【0082】

この状態において、反射領域 2 及び透過領域 3 共に IPS モードで駆動する液晶表示装置では、図 11 及び図 12 に示すように、反射領域（図 12 の上段右側）では、液晶層に第 1 偏光板を通過した  $90^\circ$  方向（縦方向）の直線偏光が入射して液晶層を通過し、反射板で反射して  $90^\circ$  直線偏光のまま、再度、液晶層を通過して第 1 偏光板に入射し第 1 偏光板を通過する。一方、透過領域（図 12 の上段左側）では、液晶層に第 2 偏光板を通過した横方向の直線偏光が入射するが、電圧印加により液晶層における液晶層の長軸方向が変化するため、液晶層に入射した横方向の直線偏光は縦方向の直線偏光となって第 1 偏光板に入射し第 1 偏光板を通過する。従って、反射領域及び透過領域共に白表示となる。

20

#### 【0083】

また、図 7 (b) において、G が High、D が Low になるラインでは、透過画素電極 17a 及び反射画素電極 17b の電位は  $0\text{ V}$  になるが、 $T_{com}$  は  $0\text{ V}$ 、 $R_{com}$  は  $+5\text{ V}$  であるため、透過画素電極 17a と透過共通電極 18a' との電位差は  $0\text{ V}$ 、反射画素電極 17b と反射共通電極 18b' との電位差は  $+5\text{ V}$  になる。また、G が Low、D が High になるラインでは、透過画素電極 17a 及び反射画素電極 17b の電位は  $+5\text{ V}$  になるが、 $T_{com}$  は  $+5\text{ V}$ 、 $R_{com}$  は  $0\text{ V}$  であるため、透過画素電極 17a と透過共通電極 18a' との電位差は  $0\text{ V}$ 、反射画素電極 17b と反射共通電極 18b' との電位差は  $+5\text{ V}$  になる。その結果、反射領域のみ液晶層に電界が加わり、液晶分子が回転することになる。

30

#### 【0084】

この状態では、図 11 及び図 12 に示すように、反射領域（図 12 の下段右側）では、液晶層に第 1 偏光板を通過した  $90^\circ$  方向（縦方向）の直線偏光が入射するが、電圧印加により液晶層における液晶層の長軸方向が変化するため、液晶層に入射した縦方向の直線偏光は、左回りの円偏光状態となって反射板に入射する。この左回りの円偏光は、反射板で反射して左回りの円偏光状態となり、液晶層を再び通過し、横方向（ $0^\circ$  方向）の直線偏光となって、第 1 偏光板に入射する。第 1 偏光板の偏光軸方向は  $90^\circ$  のため反射光を通過させない。一方、透過領域（図 12 の下段左側）では、液晶層に第 2 偏光板を通過した横方向の直線偏光が入射して液晶層を通過し、第 1 偏光板に入射する。第 1 偏光板の偏光軸方向は  $90^\circ$  のため、透過光を通過させない。従って、反射領域及び透過領域共に黒表示となる。

40

#### 【0085】

このように、透過領域 3 と反射領域 2 の表示を同一の映像信号与えても反射表示と透過表示が同じ黒表示や白表示を行うことが出来る。

50

## 【 0 0 8 6 】

ここで、透過共通電極線 1 8 a とブラックマトリクス 2 2 とが対向して重畳している面積  $S_{t1}$  と、透過共通電極 1 8 a' とブラックマトリクス 2 2 が対向して重畳している面積  $S_{t2}$  とが、反射共通電極線 1 8 b とブラックマトリクス 2 2 とが対向して重畳している面積  $S_{r1}$  と、反射共通電極 1 8 b' とブラックマトリクス 2 2 が対向して重畳している面積  $S_{r2}$  とすると、各重畳部分の透過共通信号が占める比（面積透過比  $\alpha$  と呼ぶ。）は次式のようになる。

## 【 0 0 8 7 】

$$\text{面積透過比 } \alpha = (S_{t1} + S_{t2}) / (S_{t1} + S_{t2} + S_{r1} + S_{r2}) \quad \dots (7)$$

## 【 0 0 8 8 】

そして、上記したいずれかの方法で、透過共通電極 1 8 a' 及び透過共通電極線 1 8 a とブラックマトリクス 2 2 の重畳面積を、反射共通電極 1 8 b' 及び反射共通電極線 1 8 b とブラックマトリクス 2 2 の重畳面積に対して、相対的に変化させて、 $\alpha$  が 5 4 %、6 4 %、7 2 %、1 0 0 % となるように作成した試料を用いてコントラスト比を測定した。なお、 $\alpha = 1 0 0 \%$  とは、反射共通電極線 1 8 b に透過共通信号 ( $T_{com}$ ) を印加した状態をさす。

## 【 0 0 8 9 】

その結果、図 6 に示すように、 $\alpha = 5 4 \%$  の試料ではコントラスト比は 1 4 0 : 1、 $\alpha = 6 4 \%$  の試料では 1 8 0 : 1、 $\alpha = 7 2 \%$  の試料では 4 5 0 : 1、 $\alpha = 1 0 0 \%$  の試料では 4 5 0 : 1 と変化した。

## 【 0 0 9 0 】

また、オシロスコープにて波形を調べたところ、 $\alpha = 5 4 \%$  の試料では、走査線の信号の影響でブラックマトリクス 2 2 の電位（図の細かい破線）は、A のライン（透過共通信号が Low、反射共通信号が High のライン）と A の次のラインの B のライン（透過共通信号が High、反射共通信号が Low のライン）の両方において電位が変化しない中間的な電位となっており、ブラックマトリクス 2 2 の電位は A、B とともに透過共通信号と大きな電位差を生じることで、コントラスト比が低下したと考えられる。また、 $\alpha = 7 2 \%$  の試料では、走査線の信号の影響でブラックマトリクス 2 2 の電位は、位相が A のラインでも B のラインでも透過領域寄りになっているため、透過共通信号との電位差が大きくならず、その結果、液晶がブラックマトリクスと透過共通電極および透過画素電極との間で動作せずに光漏れを生じなかったことでコントラスト比が向上したと考えられる。また、この実験では、走査線のシールドが一部されておらず、そのために、TFT をオンさせる電圧（+ 1 2 V）が流れている時間よりもオフさせている電圧（- 1 2 V）が流れている時間の方が長く、そのために全体として、マイナス側にシフトしている。すなわち、 $\alpha = 5 4 \%$  の場合、A ラインでは透過共通信号よりになっているのに対し、B ラインでは反射共通信号よりになってしまい、B ラインのときにより光漏れが生じる原因になっており、走査線をシールドすることが必要である。

## 【 0 0 9 1 】

ここで、ブラックマトリクスの電位は、対向基板を削りブラックマトリクスを露出させ、直接またはハンダ等の導電物と接触させた状態でオシロスコープを用いて測定することができる。また、反射共通信号および透過共通信号は、TFT 基板の反射共通信号線および透過共通信号線を覆う膜をブラックマトリクスの電位を測定するのと同様に削りオシロスコープで測定することができるし、TFT 基板の外から供給されている場合には、それを測定してもよい。

## 【 0 0 9 2 】

また、黒表示の画素を観察したところ、 $\alpha = 5 4 \%$  にした場合には、透過共通電極 1 8 a' の周辺が光っているのに対して、 $\alpha = 7 2 \%$ 、 $\alpha = 1 0 0 \%$  の場合には、光漏れがなかった。

## 【 0 0 9 3 】

以上の結果から、面積透過比  $\alpha > 7 2 \%$  となるように、共通電極線又は共通電極とブラ

ックマトリクス 22 とが重畳する面積を調整すれば、透過画素電極 17a' と透過共通信号との間に電位差がない黒表示を行ったときにも、ブラックマトリクス 22 と透過共通信号の電位差が小さくなるために、ダイレクタの回転が抑制され、光漏れを抑制できる。

【0094】

ここで、St1、St2、Sr1、Sr2で形成される面積から容量を計算し、それぞれCt1、Ct2、Cr1、CCr2とすると、容量透過比 $\alpha_c$ は次式表される。

【0095】

容量透過比 $\alpha_c = (Ct1 + Ct2) / (Ct1 + Ct2 + Cr1 + Cr2) \dots (8)$

【0096】

$\alpha_s = 54\%$ 、 $64\%$ 、 $72\%$ 、 $100\%$ のそれぞれの水準は $\alpha_c = 50\%$ 、 $60\%$ 、 $73\%$ 、 $100\%$ となる。透過共通信号と反射共通信号は同じ振幅の信号を印加しているために、ブラックマトリクスの電位は、 $\alpha_c$ がそのままブラックマトリクスの電位がどちらがわに偏っているのか分かる。 $\alpha_c = 50\%$ の場合にはブラックマトリクスの電位は透過共通信号と反射共通信号の中間電位(図6左下)の電位となり、容量透過比が増えるに従い、ブラックマトリクスの電位が透過の電位に近くなり、透過共通電極とブラックマトリクスの電位差が小さくなり、光漏れが減少していることがわかる。

【0097】

なお、上記実施例では、半透過型液晶表示装置を走査線12毎に画素電位及び共通電位の位相が反転するゲートライン反転駆動で動作させる場合を示したが、反射領域と透過領域にそれぞれ異なる画素信号を印加し、共通信号は反射領域も透過領域も同じ信号を与えて駆動する、図9及び図10に示すようなドット反転駆動で動作させても同様の効果を得ることができる。図の例では、透過領域と反射領域に同じデータ線を用いて、それぞれの領域にゲート線を用意して1ラインでそれぞれ別の信号を印加する方法を示しているが、透過領域と反射領域で異なる画素信号が印加される方法であれば、他の方法を用いてもよい。

【0098】

また、本発明は、反射領域2及び透過領域3を共にIPSモードで駆動する液晶表示装置に限らず、図15に示すように、反射領域2と透過領域3の両方または一方をFFSモードで駆動する液晶表示装置に対しても同様に適用することができし、図13及び図14に示すように、反射共通電極18b'が対向基板20に形成され、反射画素電極17bがTFT基板10に形成され、TFT基板10と対向基板20間の電界で液晶30の複屈折を制御するECB(Electrically Controlled Birefringence)モードで駆動する液晶表示装置にも同様に適用できる。

【0099】

図13及び図14では、反射領域2の液晶30をホモジニアス配向させ、反射領域2に位相差板を形成して表示する方法を示しているが、基板に垂直なVA(Vertical Alignment)方式を用いても同様に反転駆動によりノーマリーブラックとノーマリーホワイトがある状態でもそろった表示をすることが出来る。

【0100】

ここではノーマリーブラックを透過領域にノーマリーホワイトを反射領域に表示するような構成を採用したが、たとえば透過領域にも反射領域にもIPS方式を用いた場合には、偏光板の角度を $45^\circ$ 回転させることで、透過領域をノーマリーホワイト、反射領域をノーマリーブラックにすることが出来る。

【実施例2】

【0101】

次に、本発明の第2の実施例に係る液晶表示装置について、図16乃至図18を参照して説明する。図16及び図17は、本実施例の半透過型液晶表示装置の構造を示す平面図である。また、図18は、反射共通信号の振幅を変化させた時のコントラストを測定した図である。

【0102】

10

20

30

40

50

前記した第1の実施例では、透過共通電極18a'とブラックマトリクス22の重畳面積を大きくすることによって、透過共通信号の影響を大きくしたが、反射共通信号の影響を小さくすることによっても同様の効果が期待できる。本実施例では第1の実施例と同様に液晶層の厚さや透過共通電極と透過画素電極の間隔 $8\mu\text{m}$ に対して反射共通電極と反射画素電極の間隔を $4\mu\text{m}$ と半分になるように形成しているが、電極本数が増加すると、電極上の液晶は電極間の液晶よりも基板平面方向に対して回転しないために常時光るような問題がある。そこで、反射の電極間隔を $4\mu\text{m}$ から $6\mu\text{m}$ に広げることで、電極の面積を削減することができる。しかしながら、電極間隔を増やすことで、電極間にかかる電圧を増加する必要があり、反射共通信号を8Vまで増加させる必要がある。

#### 【0103】

まず、反射共通信号の影響を確認するために、反射共通電極18b'に印加する電圧を変化させた時のコントラストの変化を測定した。その結果を図18に示す。図18より、反射共通信号の振幅が大きくなるに従って、白表示の輝度が低下し、黒表示の輝度が上昇してコントラストが低下している。また、各状態の電圧をオシロスコープで確認すると、反射共通信号の振幅が0Vの場合は、ブラックマトリクス22の電位は透過共通信号に追従しているが、反射共通信号と透過共通信号の振幅が共に5.2Vで逆位相の場合は、ほぼ一定の値になり、反射共通信号の振幅が8Vになると、ブラックマトリクス22の電位は反射共通信号に追従している。従って、反射共通信号の振幅が大きくなると、ブラックマトリクス22の電位が反射共通信号に引っ張られ、その結果、反射共通信号と逆位相の透過共通信号とブラックマトリクス22との間の電位差が大きくなって光漏れが生じ、コントラストが低下すると考えられる。

#### 【0104】

そこで、本実施例では、透過共通信号とブラックマトリクス22との間の電位差を抑えるために、例えば、図16に示すように、表示部において、反射領域2のブラックマトリクス22と透過領域3のブラックマトリクス22を電気的に分離する。また、図17に示すように、表示部の周辺部において、透過共通電極線18a上のブラックマトリクス22と反射共通電極18b上のブラックマトリクス22をパターンにスリットを形成することで電気的に分離する構造を採用した。また、図17に示すように、表示部の外側、周辺部を形成するブラックマトリクス22のうち、反射共通電極線18b上のブラックマトリクスを表示部にあるブラックマトリクス22とは、パターンにスリットを形成することで電気的に分離する構造を採用することもできるし、ブラックマトリクス22を表示部と周辺部でパターンにスリットを形成することで電気的に分離することもできる。

#### 【0105】

このようにブラックマトリクス22を分離することによって、反射共通信号の振幅にかかわらず、ブラックマトリクス22の電位を透過共通信号に追従させることができ、その結果、透過共通電極18a'又は透過共通電極18aとブラックマトリクス22との間の電位差に起因する光漏れを抑制することができ、透過領域に形成されたブラックマトリクスを反射領域に形成されたブラックマトリクスの間にスリットを形成し電気的に分離することでコントラストが450:1を実現することができた。

#### 【0106】

なお、図16の構造では、ブラックマトリクス22を分離した部分(スリット部)に対応する領域には走査線12が形成されているため、透過光が漏れる心配はなく、またこの部分を反射板で覆う構造にしても同様の効果を得ることが出来る。また、走査線12を遮光性の部材で形成すれば反射光による光漏れが生じることはない。ここでは、表示部で分離する構造を採用することで $C_{BM-RCE}$ の影響を透過領域に影響するブラックマトリクスの電位から除外することが出来ることを説明したが、周辺部分のブラックマトリクスを透過領域に接続されているブラックマトリクスと電気的に分離することで、 $C_{BM-RCL}$ の影響を除外することが出来、透過共通信号の影響が相対的に大きくなる。

#### 【実施例3】

#### 【0107】

次に、本発明の第3の実施例に係る液晶表示装置について、図19を参照して説明する。図19は、本実施例の半透過型液晶表示装置の構造を示す平面図である。

【0108】

前記した第2の実施例では、ブラックマトリクス22を分離することによって、ブラックマトリクス22が反射共通信号の影響を受けないようにしたが、反射共通電極18b'又は反射共通電極線18bを導電膜で覆い別の電位を与えることでシールドすることによっても、反射共通信号の影響を抑制することができる。

【0109】

たとえば、図19に示すように、液晶表示装置のTFT基板10の周辺部の反射共通電極線18b(図の反転増幅回路に接続される配線)をゲート線と同じ金属で形成し、その上に画素電極や共通電極と同じITOでシールドを形成し、コンタクトホールを通じて透過共通電極線と接続することで透過共通信号を与える。このようにすることで、反射共通電極線とブラックマトリクスが重畳していた面積を、透過共通電極線と同位相の電位に変えることができ、ブラックマトリクスの電位が透過共通信号の寄与分を増やすことができる。

10

【0110】

反射共通電極線はゲート線と同じ金属、シールドを画素電極や共通電極と同じ金属で形成する方法を示したが、反射共通電極線とブラックマトリクスの間に導電層を形成し、透過共通信号の電位を与えればよい。ほかの層の導電層で形成してもよいし、新たにシールドのための部材を追加してもよい。また、シールドを形成するのはTFT基板に限らず、対向基板側に形成してもよく、その場でも同様に透過共通信号を与えるようにすればよい。

20

【実施例4】

【0111】

次に、本発明の第4の実施例に係る液晶表示装置について、図20及び図21を参照して説明する。図20及び図21は、本実施例の半透過型液晶表示装置の構造を示す平面図及び接続部の断面図である。

【0112】

前記した第1乃至第3の実施例では、透過共通信号の影響を受けやすく、若しくは、反射共通信号の影響を受けにくくする方法を示したが、ブラックマトリクス22に透過共通信号を印加することによって、透過共通電極とブラックマトリクスの電位差をなくすることができる。

30

【0113】

本実施例では、図20に示すように、周辺部(例えば、図の破線部)において、TFT基板10の透過共通電極線18a上にコンタクト電極を形成し、導電性ペーストや表面に導電処理を行った粒子などを用いてコンタクト電極とブラックマトリクス22とを接続することで、電位を与えることができる。また、図21に示すように透過共通電極線18aとは別にブラックマトリクスに透過共通信号とは同位相の信号を与える回路を別途用意し、図20と同様の方法で接続する方法もある。このような方法にすると、透過共通信号とは別の信号を印加することができるため、例えば表示によって別の信号を与えるようにすることもできる。

40

【0114】

ここで、ブラックマトリクス22は、カーボンブラックを樹脂に分散させたものでもよいが、十分に電位を与えるためにはコンタクトする領域を広くとる必要があるが、ブラックマトリクスの少なくともコンタクトする領域に導電膜を形成する方法も用いることができるし、ブラックマトリクスにCrなどの金属やそれらに金属酸化物を積層させたものを使用すればコンタクトホールを小さくすることができる。

【0115】

なお、透過共通電極線18a又はブラックマトリクス電極線とブラックマトリクス22の接続構造や接続位置は図の構成に限定されない。

50

## 【実施例 5】

## 【0116】

次に、本発明の第 5 の実施例に係る液晶表示装置について、図 2 2 乃至図 2 5 を参照して説明する。図 2 2 乃至図 2 5 は、本実施例の半透過型液晶表示装置の構造を示す断面図である。

## 【0117】

前記した第 1 乃至第 4 の実施例では、共通電極やブラックマトリクス 2 2 の形状や構造に関して示したが、共通電極とブラックマトリクス 2 2 との間隔や誘電率を変えることによって同様の効果を得ることができる。

## 【0118】

例えば、図 2 2 に示すように、データ線上のパッシベーション膜と反射膜の間に液晶層の厚さを調整するための段差膜を作らずに、対向基板側に段差膜を形成する構成にすることができる。ここでパッシベーション膜を凹凸膜と兼ねるようにすることもできる。このような構成にすることで、反射の液晶層の厚さを透過よりも薄くしてもブラックマトリクスと反射共通電極および反射画素電極との距離を広げることができ、その間に形成される容量  $C_{BM-RCE}$ 、 $C_{BM-RPE}$  を小さくすることができる。構造体は、液晶よりも誘電率を低いものを採用すれば、さらに、 $C_{BM-RCE}$ 、 $C_{BM-RPE}$  を小さくすることができる。このような構成にすることで、反射領域の面積が第 1 の実施例と同じであっても、ブラックマトリクス 2 2 を不要に削減することなくブラックマトリクスの電位を制御することが可能になり、コントラストが上昇する。

## 【0119】

また、図 2 3 に示すように、ブラックマトリクスとカラーフィルタに積層されているオーバーコート透過領域と反射領域で異なる材料を採用し、反射領域のオーバーコートが透過領域のオーバーコートよりも誘電率の低い材料を採用することでも、 $CBM-RCE$ 、 $CBM-RPE$  を小さくすることができるし、図 2 4 に示すように、カラーフィルタを反射領域と反射領域で異なる材料を採用し、反射領域のカラーフィルタが透過領域のカラーフィルタよりも誘電率の低い材料を採用することでも、 $C_{BM-RCE}$ 、 $C_{BM-RPE}$  を小さくすることができる。

## 【0120】

この低誘電率層は、反射共通電極線および走査線とブラックマトリクスの間に形成することでも、反射共通電極線および走査線とブラックマトリクスの間の容量  $C_{BM-RCL}$ 、 $C_{BM-Ga}$  を同様に小さくすることができる。たとえば、図 2 5 に示すように、TFT 基板の反射共通電極線および走査線の上に、液晶よりも低誘電率の構造体を入れることで実現することができる。この構造体は絶縁膜 1 5 b または、段差膜により形成してもよいし、新たに作成してもよい。また、ここでは、TFT 基板側に作成する例を示したが、対向基板に形成することでも同様な効果を得ることができる。

## 【0121】

なお、上記各実施例の構造は個別に適用してもよいし、これらを任意に組み合わせてもよい。また、本発明は、上記実施例の記載に限定されるものではなく、ノーマリーブラックの領域の共通電極及び画素電極とブラックマトリクスとの間に形成される電位差が、ノーマリーホワイト領域の共通電極及び画素電極とブラックマトリクスとの間に形成される電位差のいずれか一方の大きい方よりも小さくなる構造であればよい。

## 【産業上の利用可能性】

## 【0122】

本発明は、ノーマリーブラックの領域とノーマリーホワイトの領域とを有する液晶表示装置に利用可能である。

## 【図面の簡単な説明】

## 【0123】

【図 1】本発明の第 1 の実施例に係る半透過型液晶表示装置の構造を示す平面図であり、(a) は反射板を除いた構造、(b) は、反射板及びブラックマトリクスを追加した構造

を示している。

【図 2】本発明の第 1 の実施例に係る半透過型液晶表示装置の構造を示す断面図であり、(a) は図 1 (b) の A - A' 断面、(b) は、B - B' 断面、(c) は、C - C' 断面、の構造を示している。

【図 3】本発明の第 1 の実施例に係る半透過型液晶表示装置の構造を示す断面図である。

【図 4】本発明の第 1 の実施例に係る半透過型液晶表示装置の構造を示す断面図である。

【図 5】本発明の第 1 の実施例に係る半透過型液晶表示装置の構造を示す平面図である。

【図 6】本発明の第 1 の実施例の効果を示す図であり、面積透過比とコントラストとの関係を示している。

【図 7】ゲートライン反転駆動を説明する図である。

10

【図 8】ゲートライン反転駆動を説明する図である。

【図 9】ドット反転駆動を説明する図である。

【図 10】ドット反転駆動を説明する図である。

【図 11】IPS (反射) / IPS (透過) の半透過型液晶表示装置の構造を示す断面図である。

【図 12】IPS (反射) / IPS (透過) の半透過型液晶表示装置の動作を示す図である。

【図 13】ECB (反射) / IPS (透過) の半透過型液晶表示装置の構造を示す断面図である。

【図 14】ECB (反射) / IPS (透過) の半透過型液晶表示装置の動作を示す図である。

20

【図 15】FFS (反射) / FFS (透過) の半透過型液晶表示装置の構造を示す断面図である。

【図 16】本発明の第 2 の実施例に係る半透過型液晶表示装置の構造を示す平面図である。

【図 17】本発明の第 2 の実施例に係る半透過型液晶表示装置の構造を示す平面図である。

【図 18】反射共通信号の振幅とコントラストとの関係を示す図である。

【図 19】本発明の第 3 の実施例に係る半透過型液晶表示装置の構造を示す平面図である。

30

【図 20】本発明の第 4 の実施例に係る半透過型液晶表示装置の構造を示す平面図及び接続部の断面図である。

【図 21】本発明の第 4 の実施例に係る半透過型液晶表示装置の構造を示す平面図及び接続部の断面図である。

【図 22】本発明の第 5 の実施例に係る半透過型液晶表示装置の構造を示す断面図である。

【図 23】本発明の第 5 の実施例に係る半透過型液晶表示装置の構造を示す断面図である。

【図 24】本発明の第 5 の実施例に係る半透過型液晶表示装置の構造を示す断面図である。

40

【図 25】本発明の第 5 の実施例に係る半透過型液晶表示装置の構造を示す断面図である。

【図 26】従来の半透過型液晶表示装置の構造を示す平面図であり、(a) は反射板を除いた構造、(b) は、反射板を追加した構造、(c) はブラックマトリクスを追加した構造を示している。

【図 27】従来の半透過型液晶表示装置の構造を示す断面図であり、(a) は図 1 (b) の A - A' 断面、(b) は、B - B' 断面、(c) は、C - C' 断面、の構造を示している。

【図 28】従来の半透過型液晶表示装置の配線の接続構造を示す平面図である。

【図 29】透過共通信号及び反射共通信号の波形を示す図である。

50

【図 3 0】透過共通信号と反射共通信号とブラックマトリクス of 電位関係を示す図である。

【図 3 1】半透過型液晶表示装置 of 表示部における電位と容量を示す図である。

【図 3 2】半透過型液晶表示装置 of 周辺部における電位と容量を示す図である。

【符号 of 説明】

【 0 1 2 4 】

2 反射領域

3 透過領域

1 0 T F T 基板

1 1 透明絶縁基板

10

1 2 走査線

1 3 データ線

1 4 a、1 4 b T F T

1 5 a 段差・凹凸膜

1 5 b 絶縁膜

1 6 反射板

1 7 a 透過画素電極

1 7 b 反射画素電極

1 8 a 透過共通電極線

1 8 a ' 透過共通電極

20

1 8 b 反射共通電極線

1 8 b ' 反射共通電極

2 0 対向基板

2 1 透明絶縁基板

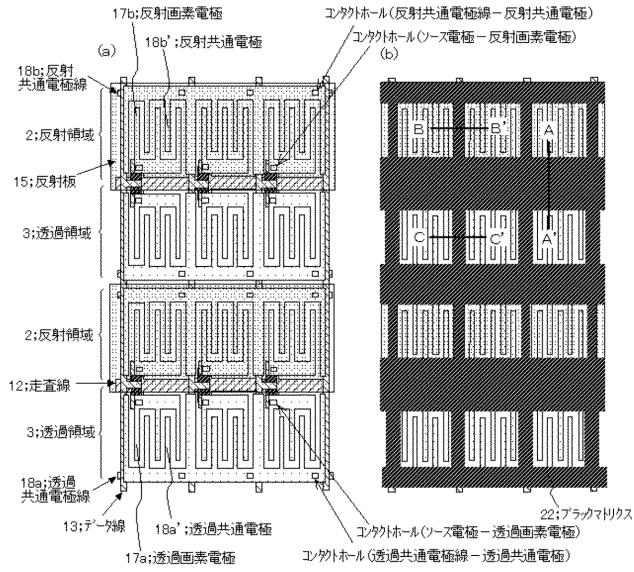
2 2 ブラックマトリクス

2 3 カラーフィルタ

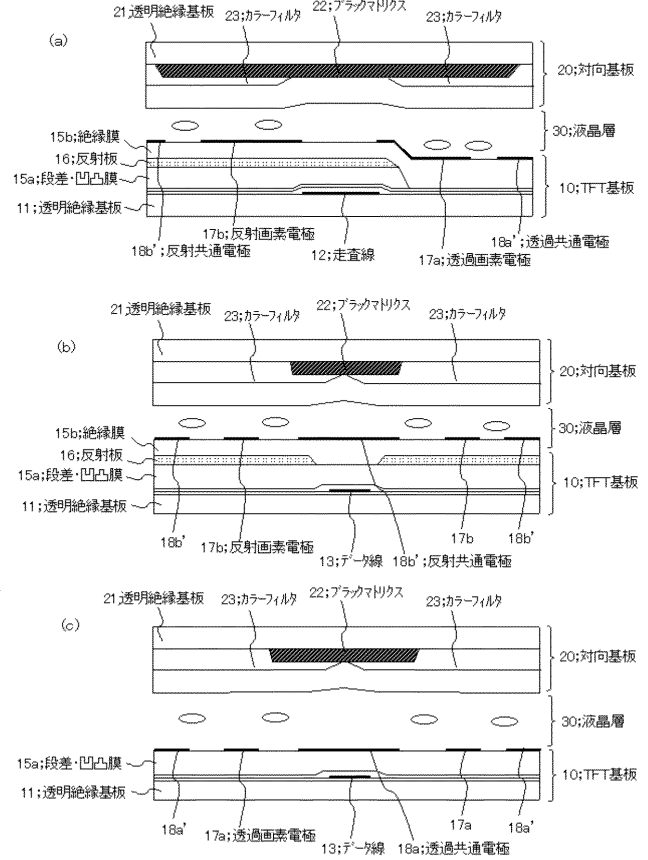
2 4 低  $\epsilon$  層

3 0 液晶層

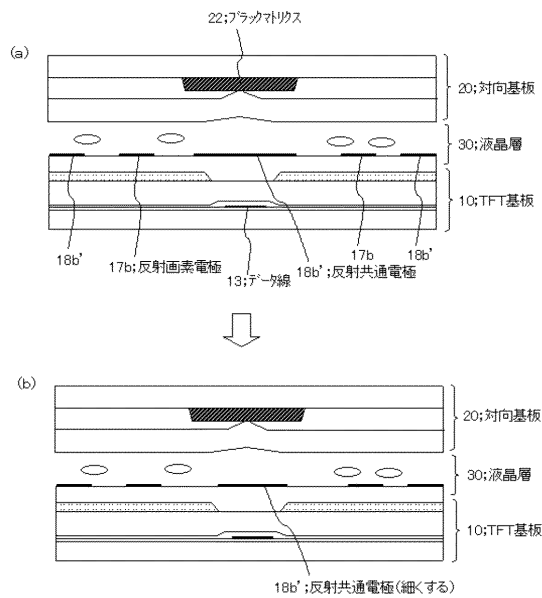
【図 1】



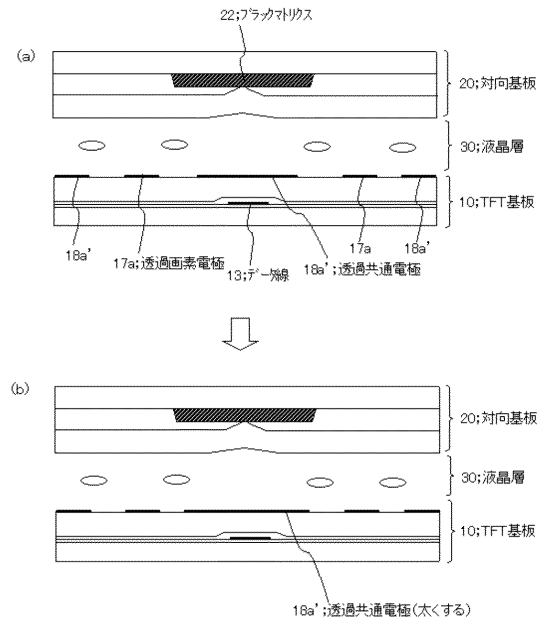
【図 2】



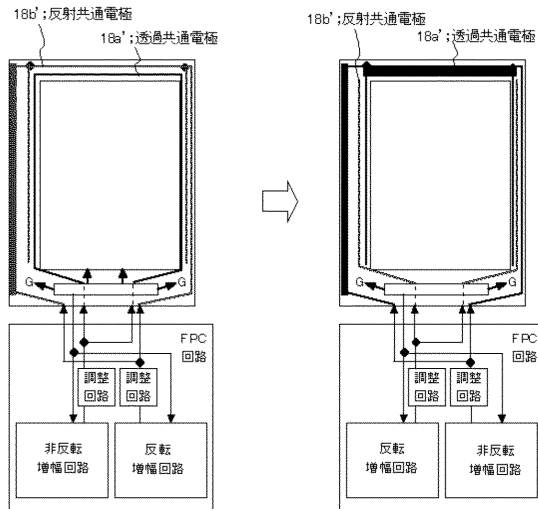
【図 3】



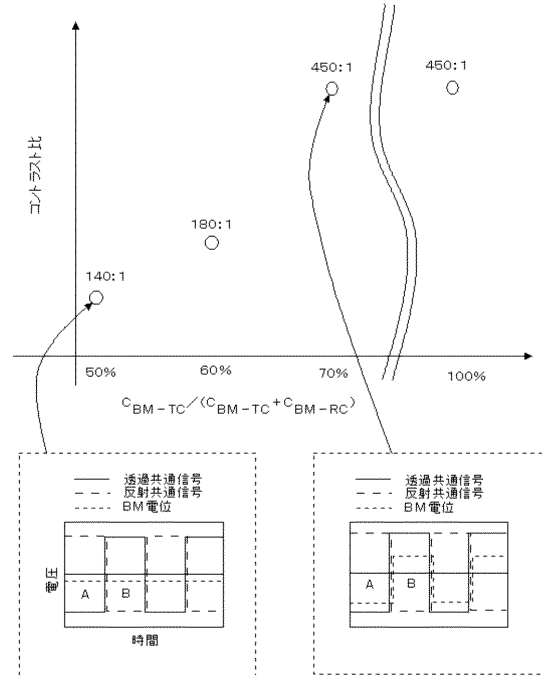
【図 4】



【図 5】

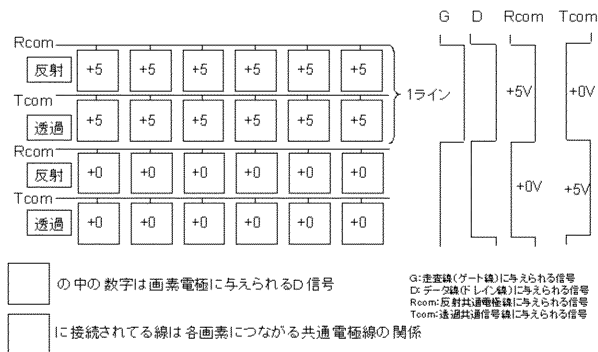


【図 6】

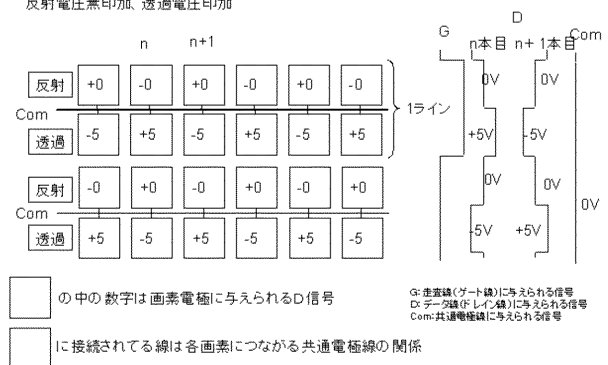


【図 7】

ゲートライン反転駆動(反射電圧無印加、透過電圧印加)

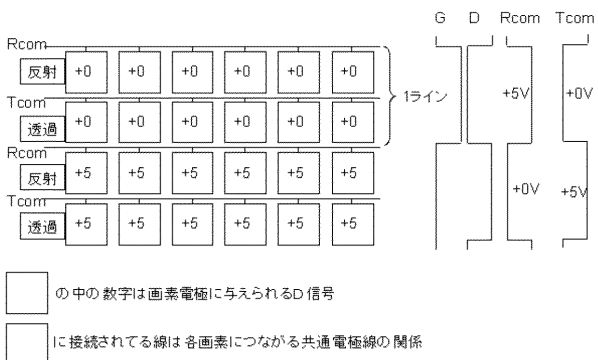


【図 9】

ドット反転駆動(2走査線1共通電極線構造)  
反射電圧無印加、透過電圧印加

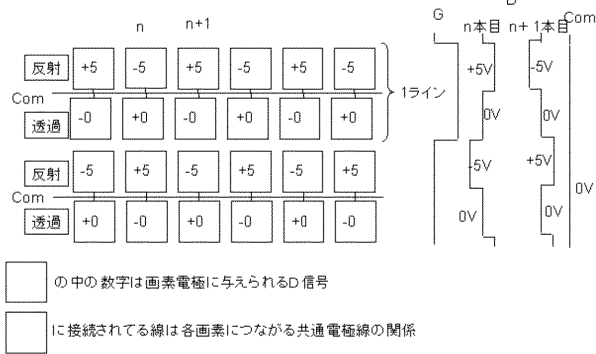
【図 8】

ゲートライン反転駆動(反射電圧印加、透過電圧無印加)



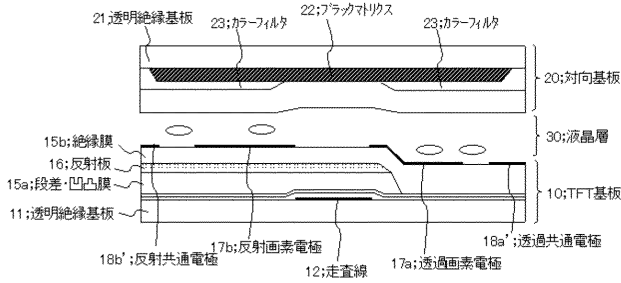
【図 10】

ドット反転駆動(2走査線1共通電線構造)  
反射電圧印加、透過電圧無印加

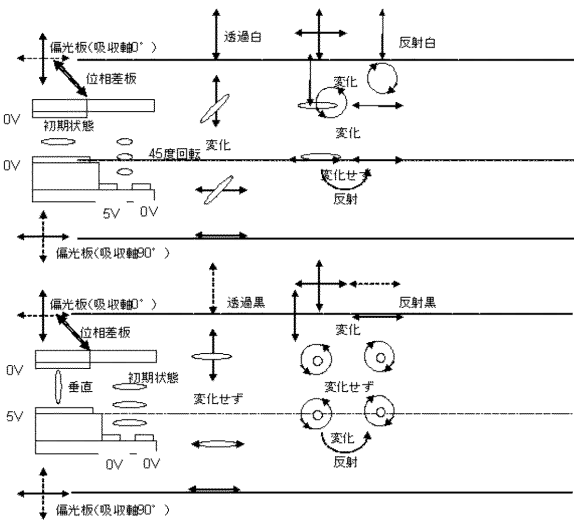


【図 11】

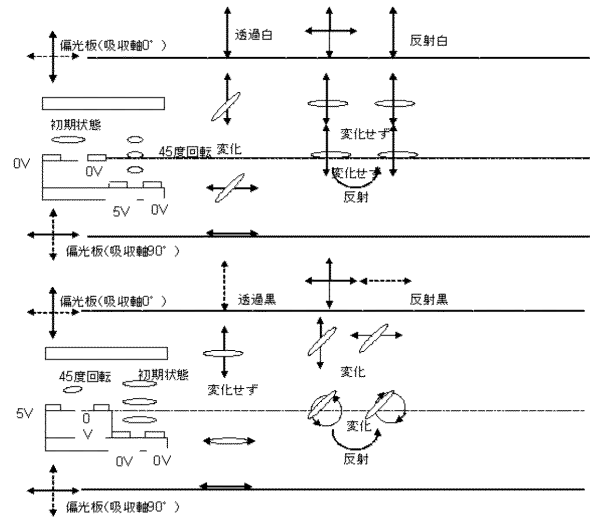
IPS(反射)/IPS(透過)



【図 14】

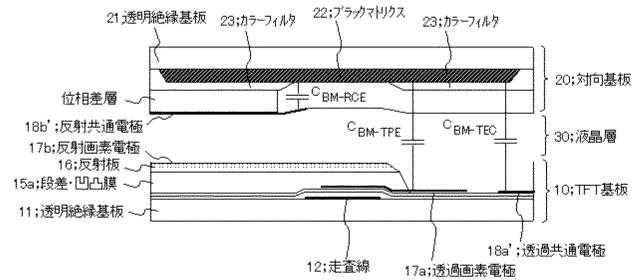


【図 12】



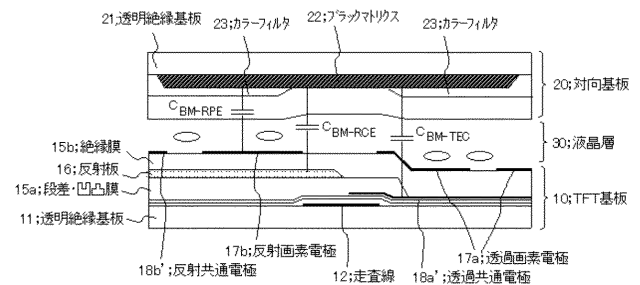
【図 13】

ECB(反射)/IPS(透過)

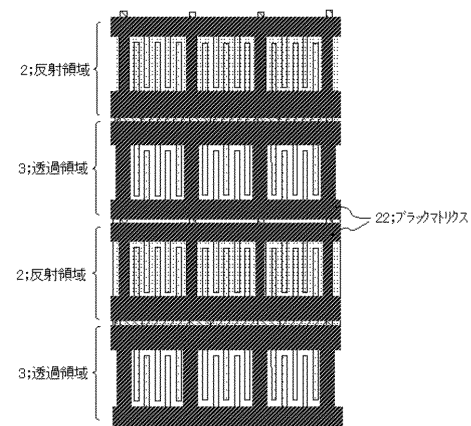


【図 15】

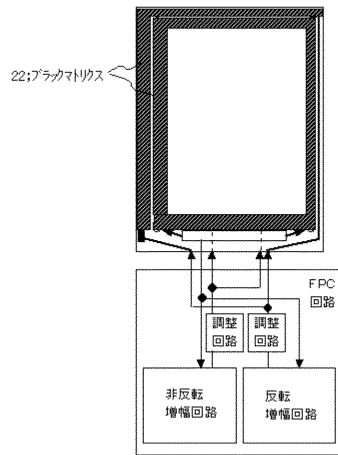
FFS(反射)/FFS(透過)



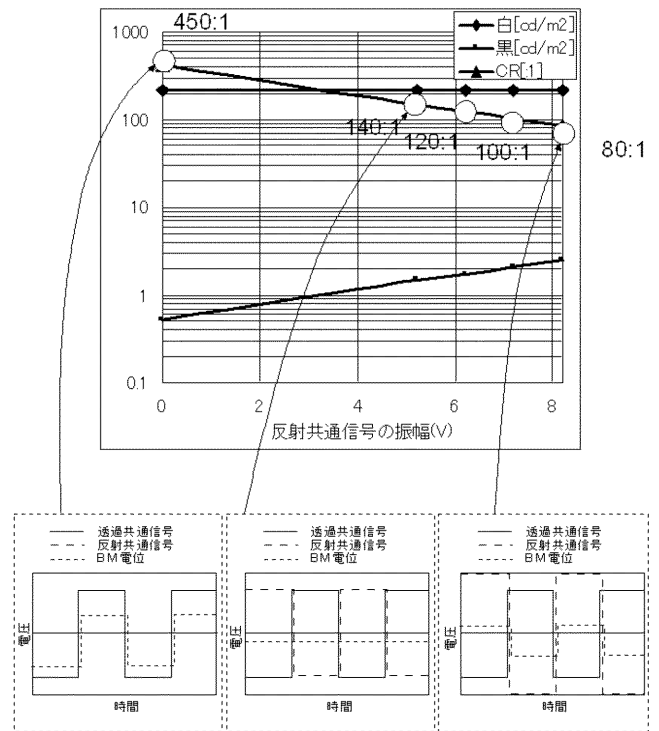
【図 16】



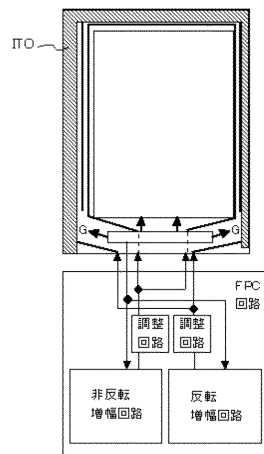
【図 17】



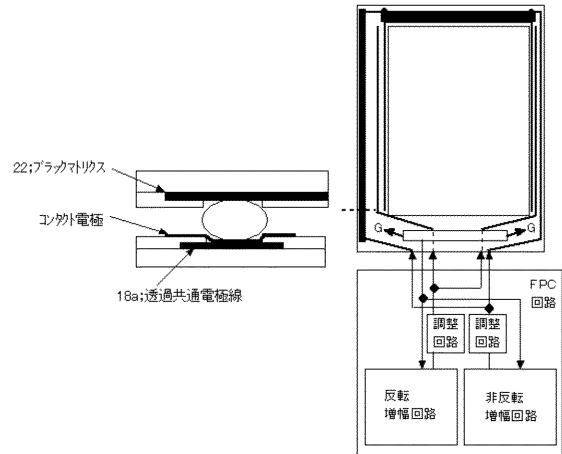
【図 18】



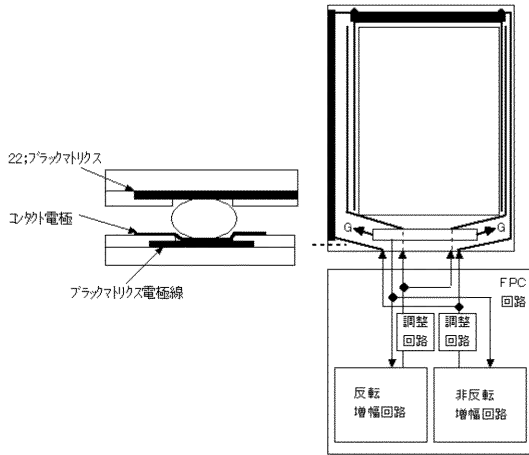
【図 19】



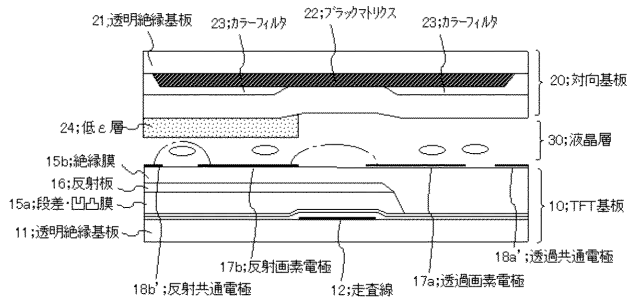
【図 20】



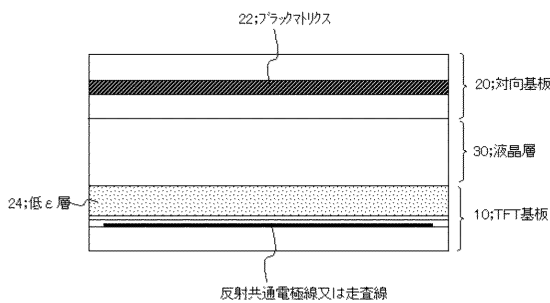
【図 2 1】



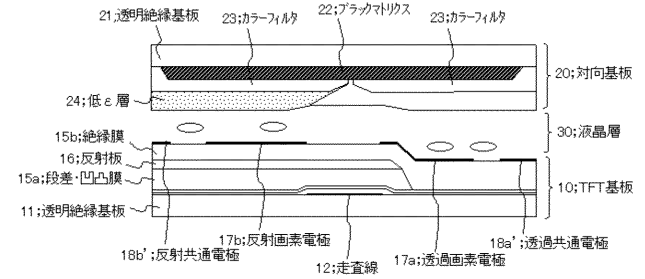
【図 2 2】



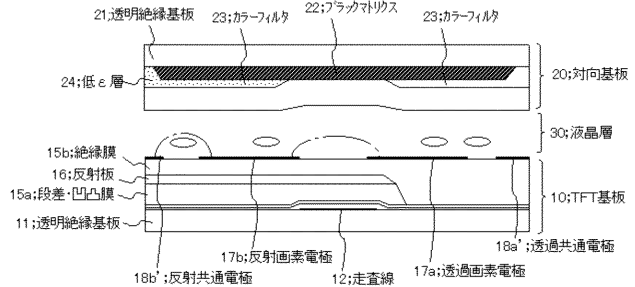
【図 2 5】



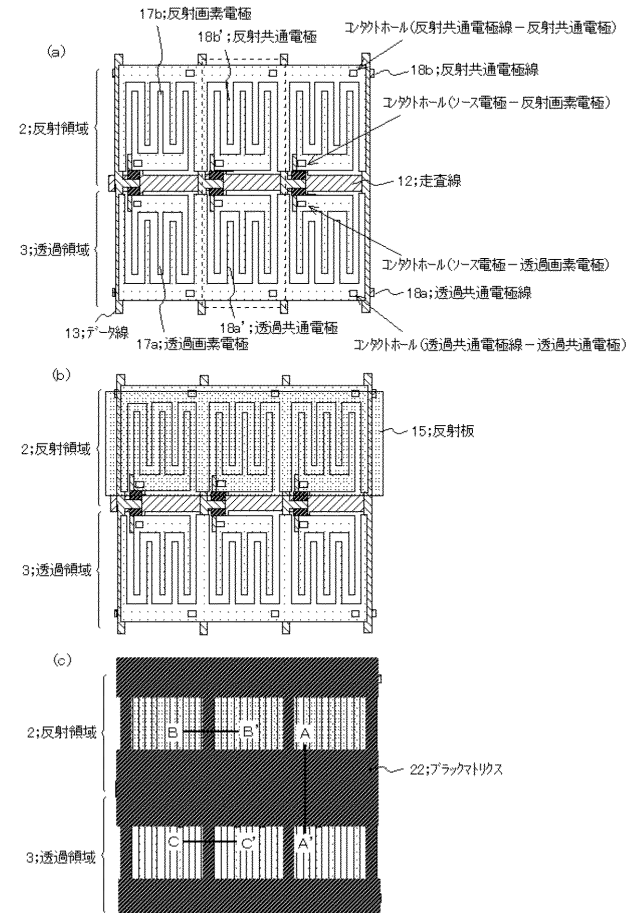
【図 2 3】



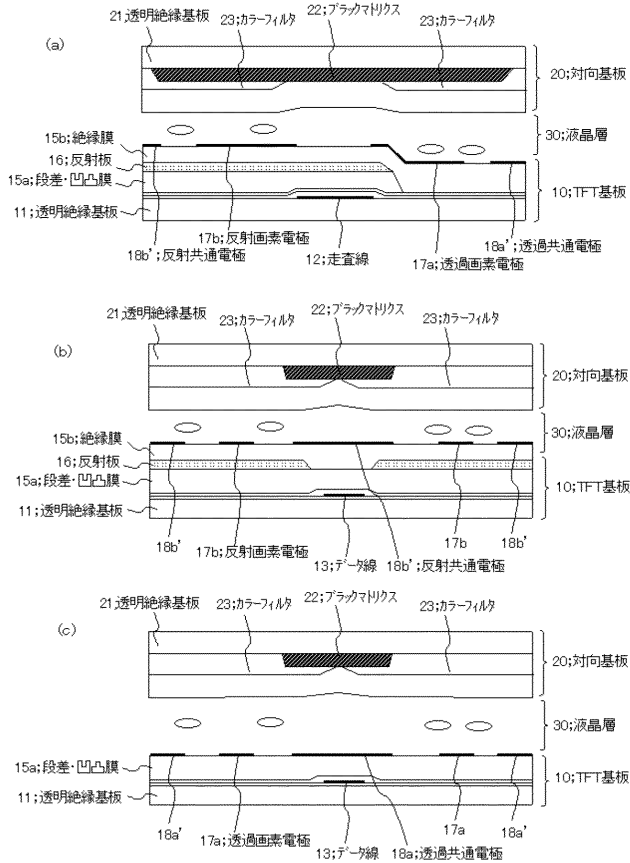
【図 2 4】



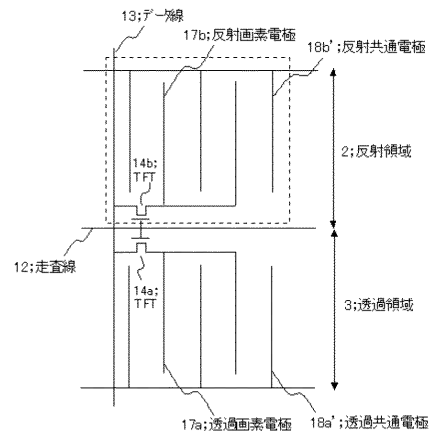
【図 2 6】



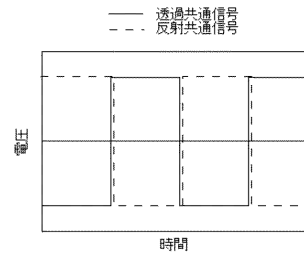
【図 27】



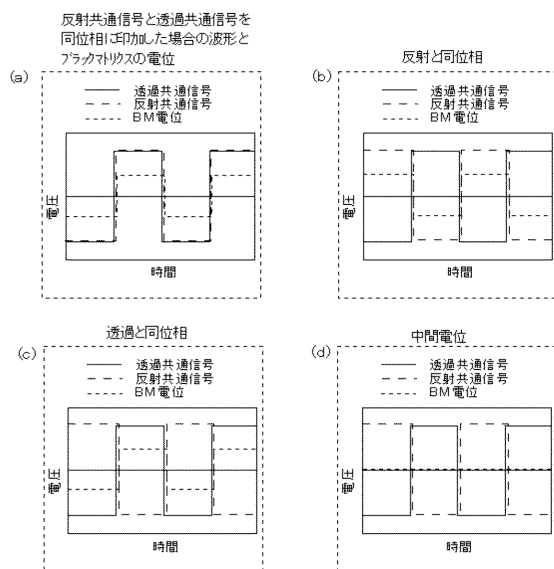
【図 28】



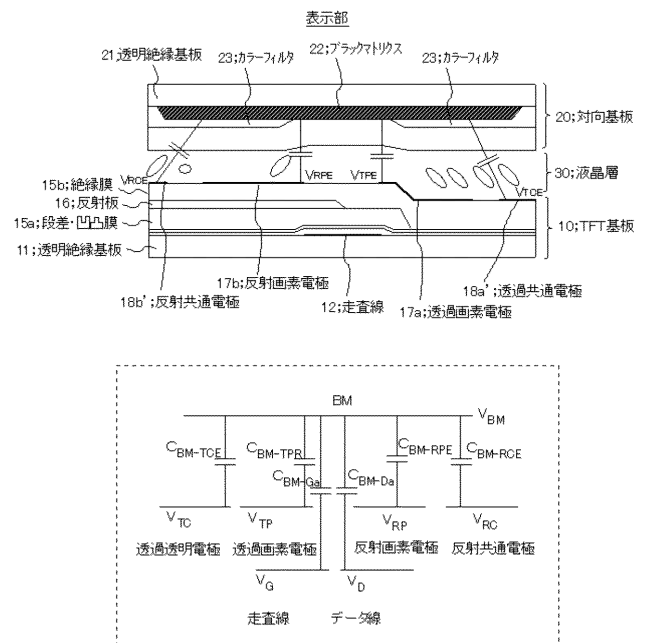
【図 29】



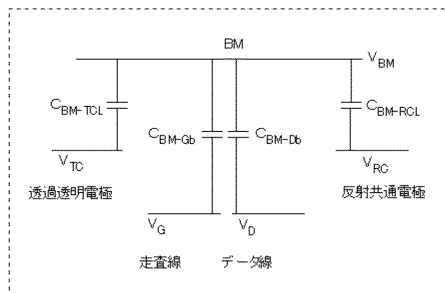
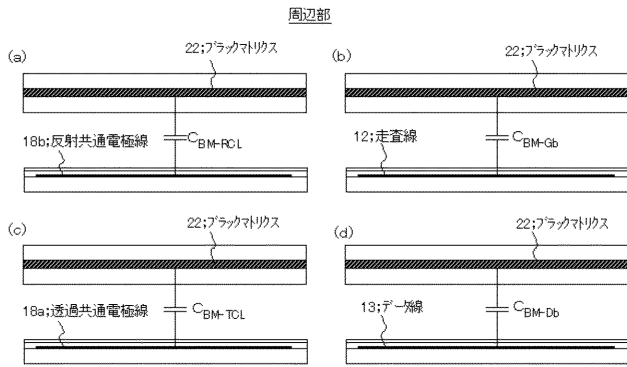
【図 30】



【図 31】



【図 3 2】



---

フロントページの続き

(72)発明者 森 健一

神奈川県川崎市中原区下沼部 1 7 5 3 番地 N E C 液晶テクノロジー株式会社内

(72)発明者 柴田 浩介

神奈川県川崎市中原区下沼部 1 7 5 3 番地 N E C 液晶テクノロジー株式会社内

F ターム(参考) 2H092 GA13 GA14 GA64 HA03 HA05 JA03 JA04 JA05 JA24 JB07  
JB14 JB52 JB56 NA07 NA25 PA02 PA08 PA09 PA11 PA12  
2H093 NA16 NA31 NA32 NC02 NC18 NC34 ND04 ND19 NE06 NF04  
2H191 FA02Y FA15Y FA22X FA22Z FA30X FD24 HA05 LA22 NA09 NA13  
2H193 ZA04 ZC02 ZF02 ZF59

|                |                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        |         |            |
|----------------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------|------------|
| 专利名称(译)        | 液晶表示装置                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 |         |            |
| 公开(公告)号        | <a href="#">JP2009229604A</a>                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          | 公开(公告)日 | 2009-10-08 |
| 申请号            | JP2008072505                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           | 申请日     | 2008-03-19 |
| [标]申请(专利权)人(译) | NEC液晶技术株式会社                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            |         |            |
| 申请(专利权)人(译)    | NEC LCD科技有限公司                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          |         |            |
| [标]发明人         | 中謙一郎<br>永井博<br>坂本道昭<br>森健一<br>柴田浩介                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     |         |            |
| 发明人            | 中 謙一郎<br>永井 博<br>坂本 道昭<br>森 健一<br>柴田 浩介                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                |         |            |
| IPC分类号         | G02F1/1343 G02F1/1335 G02F1/133                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        |         |            |
| CPC分类号         | G02F1/133555 G02F1/133512                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              |         |            |
| FI分类号          | G02F1/1343 G02F1/1335.500 G02F1/133.505                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                |         |            |
| F-TERM分类号      | 2H092/GA13 2H092/GA14 2H092/GA64 2H092/HA03 2H092/HA05 2H092/JA03 2H092/JA04 2H092/JA05 2H092/JA24 2H092/JB07 2H092/JB14 2H092/JB52 2H092/JB56 2H092/NA07 2H092/NA25 2H092/PA02 2H092/PA08 2H092/PA09 2H092/PA11 2H092/PA12 2H093/NA16 2H093/NA31 2H093/NA32 2H093/NC02 2H093/NC18 2H093/NC34 2H093/ND04 2H093/ND19 2H093/NE06 2H093/NF04 2H191/FA02Y 2H191/FA15Y 2H191/FA22X 2H191/FA22Z 2H191/FA30X 2H191/FD24 2H191/HA05 2H191/LA22 2H191/NA09 2H191/NA13 2H193/ZA04 2H193/ZC02 2H193/ZF02 2H193/ZF59 2H193/ZA46 2H193/ZB03 2H193/ZB06 2H193/ZB08 2H193/ZC04 2H193/ZC13 2H193/ZD01 2H193/ZD02 2H193/ZD12 2H193/ZE23 2H193/ZJ11 2H193/ZP13 2H193/ZQ05 2H193/ZQ08 2H193/ZQ11 2H193/ZQ12 2H193/ZQ16 2H291/FA02Y 2H291/FA15Y 2H291/FA22X 2H291/FA22Z 2H291/FA30X 2H291/FD24 2H291/HA05 2H291/LA22 2H291/NA09 2H291/NA13 |         |            |
| 代理人(译)         | 宫本敬                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    |         |            |
| 其他公开文献         | JP5266574B2                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            |         |            |
| 外部链接           | <a href="#">Espacenet</a>                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              |         |            |

#### 摘要(译)

抑制了由有源矩阵基板上的电极和对置基板上的黑矩阵之间产生的电位引起的漏光。 和一个基板，其上的开关元件被布置成矩阵，和在另一方的基板中，至少在黑矩阵被形成，至少包括液晶显示装置和夹的液晶层与上述基板之间，液晶显示装置具有常黑的第一区域和常白的第二区域，以及形成在一个基板的第一区域中的第一公共电极和第一像素其中，电极与黑矩阵之间形成的电位差等于或小于第二公共电极与形成于第二区域的第二像素电极与黑矩阵之间形成的电位差它比较大的小。 .The

