

(19)日本国特許庁 ( J P )

# (12) 公 開 特 許 公 報 ( A )

(11)特許出願公開番号

特開2001 - 350158

(P2001 - 350158A)

(43)公開日 平成13年12月21日(2001.12.21)

(51) Int.Cl. <sup>7</sup>	識別記号	F I	テ-マ-コード <sup>*</sup> ( 参考 )
G 0 2 F 1/1368		G 0 2 F 1/1335 520	2 H 0 9 1
	1/1335 520	G 0 9 F 9/30 339 Z	2 H 0 9 2
G 0 9 F 9/30	339	G 0 2 F 1/136 500	5 C 0 9 4
H 0 1 L 29/786		H 0 1 L 29/78 612 C	5 F 1 1 0

審査請求 未請求 請求項の数 4 O L ( 全 6 数 )

(21)出願番号 特願2000 - 172885(P2000 - 172885)

(22)出願日 平成12年6月9日(2000.6.9)

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 重野 信行

東京都品川区北品川6丁目7番35号 ソニー株式会社内

(72)発明者 鶴田 真貴

東京都品川区北品川6丁目7番35号 ソニー株式会社内

(74)代理人 100095588

弁理士 田治米 登 ( 外 1 名 )

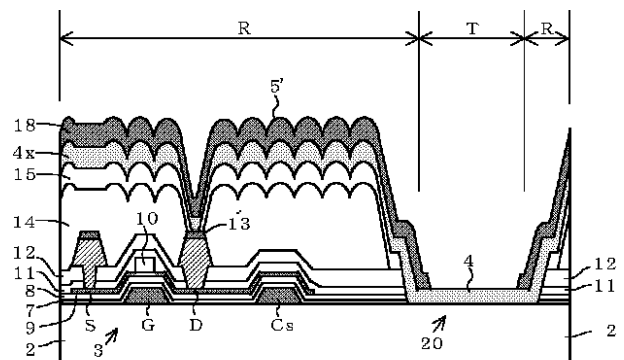
最終頁に続く

(54)【発明の名称】 液晶表示装置

(57)【要約】

【課題】 半透過型液晶表示装置において、製造工程を簡略化し、かつ、明るく高品位の表示を得る。

【解決手段】 液晶パネル内に、画素電極として透明電極4が設けられている透過エリアTと、画素電極として反射電極5'が設けられている反射エリアRとを有する半透過型液晶表示装置において、透明エリアTの透明電極4をITO膜4xから形成し、反射エリアの反射電極5'をITO膜4x上に直接形成したAg膜18から形成する。また、透明エリアTの透明電極4を、液晶パネルの透明基板2上に直接設ける。あるいは隣り合う反射電極5'間の間隙をゲート線6、信号線13、又はゲート線6若しくは信号線13の形成と同時にゲート線6若しくは信号線13と同一材料で形成した遮光層6x、13xで遮光する。



( x - x 断面図 )

1A

## 【特許請求の範囲】

【請求項 1】 液晶パネル内に、画素電極として透明電極が設けられている透過エリアと、画素電極として反射電極が設けられている反射エリアとを有する半透過型液晶表示装置において、透明エリアの透明電極がITO膜からなり、反射エリアの反射電極がITO膜上に直接形成されたAg膜からなることを特徴とする半透過型液層表示装置。

【請求項 2】 液晶パネル内に、画素電極として透明電極が設けられている透過エリアと、画素電極として反射電極が設けられている反射エリアとを有する半透過型液晶表示装置の製造方法において、透明エリアの透明電極としてITO膜を形成し、パターニングした後、該ITO膜上に直接Ag膜を形成し、Ag膜をパターニングすることにより反射エリアの反射電極を形成することを特徴とする半透過型液層表示装置の製造方法。

【請求項 3】 液晶パネル内に、画素電極として透明電極が設けられている透過エリアと、画素電極として反射電極が設けられている反射エリアとを有する半透過型液晶表示装置において、透明エリアの透明電極が、液晶パネルの透明基板上に直接設けられていることを特徴とする半透過型液晶表示装置。

【請求項 4】 液晶パネル内に、画素電極として透明電極が設けられている透過エリアと、画素電極として反射電極が設けられている反射エリアとを有する半透過型液晶表示装置において、隣り合う反射電極間の間隙がゲート線、信号線、又はゲート線若しくは信号線の形成と同時にゲート線若しくは信号線と同一材料で形成された遮光層で遮光されていることを特徴とする半透過型液晶表示装置。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、半透過型液晶表示装置の液晶パネル構造に関する。

## 【0002】

【従来の技術】一般に、液晶表示装置の表示形態は、外光を利用して反射像を表示する反射型とバックライトの光を利用して透過像を表示する透過型とに大別されるが、近年では双方の特徴を兼ね備えた半透過型液晶表示装置が開発されている。半透過型液晶表示装置では、画素内を反射エリアと透過エリアに分け、明るい所では外光を利用して反射エリアで反射像を表示し、暗い所では、バックライトの光を利用して透過エリアで透過像を表示する。

【0003】図5は、このような半透過型液晶表示装置であって、透過エリアTにおいて、電界ON時とOFF時の位相差が約  $\pi/2$  となり、反射エリアRにおいて電界ON時とOFF時の位相差が約  $\pi/4$  となるように液晶層の厚さをギャップコントロールしたECB (Electrically Controlled Birefringence) 半透過型液晶表示装

置に使用するTFT基板1のゲート線、信号線及び反射電極(画素電極)の位置関係を示す平面図であり、図4はこのTFT基板1のx-x断面図である。

【0004】TFT基板1はガラス基板2上にTFT素子3と、TFT素子3でスイッチング駆動され、透過エリアTの画素電極となるITO膜4からなる透明電極4と、反射エリアRの画素電極となるAl膜17からなる反射電極5を有しており、例えば、次のように製造される。

【0005】まず、ガラス基板2へMo、Cr、Al、Ta等の金属膜を成膜し、フォトリソグラフ法を用いてドライエッチングすることによりゲート線6、ゲート電極G及び補助容量電極Csを形成する。

【0006】次に、ゲート絶縁膜として、窒化シリコン(SiN<sub>x</sub>)膜7、酸化シリコン(SiO<sub>2</sub>)膜8を順次積層し、さらにアモルファスシリコンをCVDにより成膜し、そのアモルファスシリコンを脱水素アニールにより結晶化してポリシリコン膜9にする。

【0007】次に、酸化シリコンからなる保護絶縁膜を成膜し、その上にレジストを形成し、ゲート電極Gをマスクとして裏面露光することにより、ゲート電極Gと自己整合的にチャンネル形成部分にレジストをパターニングし、さらにこのレジストをマスクとして保護絶縁膜をエッチングし、ゲート電極上のチャンネル形成部分に保護絶縁膜10を残す。そして、保護絶縁膜10をマスクとしてドーパントを注入し、LDD領域を形成する。

【0008】次に、Nチャンネルソース・ドレイン注入用レジストマスクをフォトリソグラフから形成し、Nチャンネルソース・ドレイン領域及び補助容量領域にドーパントを注入する。C-MOS回路を形成する場合には、さらにPチャンネルソース・ドレイン注入用レジストマスクをフォトリソグラフから形成し、Pチャンネル形成領域にドーパントを注入する。そして、RTA等の熱アニールでドーパントを活性化する。

【0009】次に、TFT形成部分以外の不要部分の保護絶縁膜やポリシリコン膜をフォトリソグラフ法でウェットエッチング又はドライエッチングにより除去する。

【0010】次に、層間絶縁膜として、窒化シリコン膜11及び酸化シリコン膜12を順次CVDにより成膜する。そしてTFT素子3の性能を向上させるため、水素化アニーリングを行い、水素をポリシリコン膜に拡散させる。

【0011】次に、コンタクトホールを開孔し、Tiをスパッタリングで成膜し、さらにAlをスパッタリングで成膜し、これらTi膜及びAl膜をフォトリソグラフ法を用いてドライエッチングでパターニングすることにより、ソース電極S、ドレイン電極Dに接続した信号線13を形成する。

【0012】次に、フォトリソグラフからなるスクエリング層(SCP)14を成膜し、フォトリソグラフ法で

パターンニングし、さらにアクリル樹脂等からなる平坦化層（PLN）15を成膜し、フォトリソグラフ法でパターンニングする。

【0013】次に、透過エリアTの画素電極となる透明電極（ITO電極）4を形成するために、ITO膜4xをスパッタリングで成膜し、フォトリソグラフ法でウェットエッチングする。

【0014】次に、反射エリアRの画素電極となる反射電極5を形成するために、まず、ITO膜4x上にTiをスパッタリングにより成膜し、その上にAl膜17をスパッタリングにより成膜し、これらTi膜16とAl膜17とをフォトリソグラフ法を用いてウェットエッチングすることにより、透過エリアTのTi膜16及びAl膜17を除去し、透過窓部20を開口する。

【0015】こうして製造されるTFT基板1と対向電極（図示せず）との間に液晶が保持され、液晶パネルが構成される。

【0016】

【発明が解決しようとする課題】上述のように、従来の半透過型液晶表示装置に使用するTFT基板1では、反射電極5がAl膜17から形成されるが、その下面にはTi膜16が設けられている。これは、ITOとAlとがオーミックなコンタクトを形成しないので、両者の間にTiを介在させて、オーミックなコンタクトを可能とするためである。しかしながら、そのためにTi膜16を形成することは、反射電極5の製造工程が煩雑になる。

【0017】Ti膜16を形成することなく、Al膜17からなる反射電極5と透明電極4とをオーミックにコンタクトさせるためには、透明電極4の形成材料としてITOに代えて $\text{In}_2\text{O}_3$ （出光興産社製IXO等）を使用することが考えられる。しかしながら、透明電極4を $\text{In}_2\text{O}_3$ から形成すると、透過窓部20を開口するためにAl膜17をエッチング除去する際に、Alのエッチャントで $\text{In}_2\text{O}_3$ がダメージを受け、表示品位が低下する。このため、ITOに代えて $\text{In}_2\text{O}_3$ を使用しても、Al膜17のエッチング除去時のダメージから透明電極4を保護するためには、 $\text{In}_2\text{O}_3$ とAl膜17と間に $\text{SiN}_x$ 等のパッシベーション膜を設けなくてはならず、結局、 $\text{SiN}_x$ の成膜工程や、フォトリソグラフ法を用いたエッチング工程が必要となり、製造工程を簡略化することができない。

【0018】また、従来のTFT基板1では、透過窓部20に層間絶縁膜として窒化シリコン膜11と酸化シリコン膜12が存在し、これらの干渉等により透過像表示時の透過率が低下し、画面が暗くなるという問題がある。

【0019】さらに、半透過型液晶表示装置のTFT基板では、透過像表示時のコントラストを上げるため、隣り合う反射電極5同士の間を遮光する必要がある。この

ため、従来の液晶TFT基板1では、対向電極にカーボンブラック、Cr等から形成される遮光領域が設けられている。しかしながら、対向電極に遮光領域を形成すると、この遮光領域で、反射像表示時に斜め方向から入射した光や、斜め方向へ射出する光が吸収される。このため、反射率が大幅に低下し、画面が暗くなるという問題がある。

【0020】本発明は以上のような従来技術の問題点を解決しようとするものであり、半透過型液晶表示装置において、製造工程を簡略化し、かつ、明るく高品位の表示を行うことを目的とする。

【0021】

【課題を解決するための手段】上述の目的を達成するため、第1に本発明は、液晶パネル内に、画素電極として透明電極が設けられている透過エリアと、画素電極として反射電極が設けられている反射エリアとを有する半透過型液晶表示装置において、透明エリアの透明電極がITO膜からなり、反射エリアの反射電極がITO膜上に直接形成されたAg膜からなることを特徴とする半透過型液層表示装置を提供し、また、その製造方法として、液晶パネル内に、画素電極として透明電極が設けられている透過エリアと、画素電極として反射電極が設けられている反射エリアとを有する半透過型液晶表示装置の製造方法において、透明エリアの透明電極としてITO膜を形成し、パターンニングした後、該ITO膜上に直接Ag膜を形成し、Ag膜をパターンニングすることにより反射エリアの反射電極を形成することを特徴とする半透過型液層表示装置の製造方法を提供する。

【0022】第2に本発明は、液晶パネル内に、画素電極として透明電極が設けられている透過エリアと、画素電極として反射電極が設けられている反射エリアとを有する半透過型液晶表示装置において、透明エリアの透明電極が、液晶パネルの透明基板上に直接設けられていることを特徴とする半透過型液晶表示装置を提供する。

【0023】第3に本発明は、液晶パネル内に、画素電極として透明電極が設けられている透過エリアと、画素電極として反射電極が設けられている反射エリアとを有する半透過型液晶表示装置において、隣り合う反射電極間の間隙がゲート線、信号線、又はゲート線若しくは信号線の形成時にゲート線若しくは信号線と同一材料で形成された遮光層で遮光されていることを特徴とする半透過型液晶表示装置を提供する。

【0024】第1の本発明において、反射電極を構成するAg膜は、ITO膜とオーミックなコンタクトを形成するので、Ti膜を介在させることなく、ITO膜上に直接形成することができる。したがって、反射電極の製造工程を簡略化することができる。また、透過窓部を開口する際のAg膜のエッチング条件において、AgとITOとのエッチレートに十分な差をつけることができるので、ITO膜にダメージを与えることなくAg膜を工

ッチング除去し、透過窓部を開くことが可能となり、透過像表示時の画像品位を向上させることができる。

【0025】また、第2の本発明によれば、透明エリアの透明電極が、液晶パネルの透明基板上に直接設けられているので、透明電極が層間絶縁膜（窒化シリコン膜及び酸化シリコン膜）上に形成されている従来の半透過型液晶表示装置のように透過像が層間絶縁膜の干渉の影響を受けることがなく、また、透明エリアのギャップコントロールを向上させることができるので、透過像を明るく表示することができる。

【0026】第3の本発明によれば、対向基板に遮光領域を形成することなく、隣り合う反射電極間の間隙を遮光するので、反射像表示時に対向基板の遮光領域で光が不要に吸収されることがない。したがって、反射像を明るく表示することができる。さらに、隣り合う反射電極間の間隙を、ゲート線又は信号線を幅広に形成することにより遮光するか、あるいはゲート線若しくは信号線の形成と同時にこれらと同一材料で形成した遮光層によって遮光するので、遮光層の形成工程を別途設けなくても反射電極間の間隙を遮光することができる。よって、半透過型液晶表示装置の製造工程を簡略化し、透過像表示時のコントラストを高めることが可能となる。

【0027】

【発明の実施の形態】以下、図面を参照しつつ、本発明を詳細に説明する。なお、各図中、同一符号は同一又は同等の構成要素を表している。

【0028】図2は、図4のTFT基板と同様に、反射エリアRと透過エリアTを有する半透過型液晶表示装置であって、透過エリアTにおいて、電界ON時とOFF時の位相差が約  $\pi/2$  となり、反射エリアRにおいて電界ON時とOFF時の位相差が約  $\pi/4$  となるように液晶層の厚さをギャップコントロールしたECB (Electrically Controlled Birefringence) 半透過型液晶表示装置に使用する、本発明の一態様のTFT基板1Aのゲート線、信号線及び反射電極の位置関係を示す平面図であり、図1は、このTFT基板1Aのx-x断面図である。

【0029】このTFT基板1Aでは、反射電極5'が、従来のTFT基板1のA1膜17からなる反射電極5'に対して、Ag膜18から形成されており、かつ、反射電極5'がITO膜4x上にTi膜を介さず、直接設けられている点が第1の特徴となっている。

【0030】また、透過エリアTにおいて、透明電極4がガラス基板2上に直接形成されており、透明電極4とガラス基板2との間にゲート絶縁膜7、8や層間絶縁膜11、12が介在していない点が第2の特徴となっている。

【0031】さらに、ゲート線6の幅 $w_1$ と信号線13の幅 $w_2$ が、隣り合う反射電極5'間の間隙の幅 $d_1$ 、 $d_2$

よりも広く、隣り合う反射電極5'間の間隙がゲート線6と信号線13で遮光されている点が第3の特徴となっている。

【0032】このTFT基板1Aの第1の特徴となっている構造は、例えば、次のようにして得ることができる。まず、従来のTFT基板1と同様にITO膜4xをスパッタリング等によって20~300nm成膜し、フォトリソグラフ法で所定のパターンにウェットエッチングする。次に、そのITO膜4xをアニーリングし、ITO膜4x上にAg膜18をスパッタリング等によって0.1~1.0 $\mu$ m成膜し、フォトリソグラフ法を用いてウェットエッチングし、透過窓20を開く。

【0033】ここで、ITO膜4xのアニーリングは、100~300℃で0.5~5時間行うことが好ましい。これによりITOの結晶化を十分に促進し、その後のAg膜18のウェットエッチングにおいてITO膜4xがダメージを受けることを防止できる。

【0034】また、Ag膜18のウェットエッチングは、例えば、混酸（リン酸：硝酸：酢酸=60%：29%：10.5%）を用いて20~40℃で1分以下の時間で処理する。

【0035】このようにAg膜18をITO膜4x上に直接形成することにより、TFT基板の製造工程を簡略化することができる。

【0036】一方、TFT基板1Aの第2の特徴の構造は、従来のTFT基板1の製造工程において、平坦化層（PLN）15を成膜した後、その平坦化層15をパターンニングする際に、透過エリアTにおいて、ガラス基板2上に積層されているゲート絶縁膜7、8、層間絶縁膜11、12、スキタリング層14をすべてエッチング除去し、さらに必要に応じて基板2も所定量エッチングし、その後、ITO膜4xを成膜することにより形成することができる。これにより、TFT基板の製造工程数を増やすことなく、透過像表示がガラス基板2上の層間絶縁膜11、12の干渉によって暗くなることを防止でき、さらに透過エリアTのギャップコントロールを向上させることができるので、よりいっそう透過像表示を明るくすることが可能となる。

【0037】TFT基板1Aの第3の特徴の構造は、従来のTFT基板の製造工程において、ゲート線6のパターンニング時、あるいは信号線13のパターンニング時に、ゲート線6の幅 $w_1$ 、信号線13の幅 $w_2$ を、隣り合う反射電極5'同士の間隙の幅 $d_1$ 、 $d_2$ よりも広くし、隣り合う反射電極5'同士の間隙を遮光できるようにすればよい。これによりTFT基板の製造工程数を増やすことなく、隣り合う反射電極5'同士の間隙を遮光し、透過像表示時のコントラストをあげることができる。

【0038】図3は、第3の本発明の変形例のTFT素子1Bの、ゲート線、信号線、反射電極の位置関係を示している。このTFT素子1Bでは、ゲート線6と信号

線 13 それ自体は幅広く形成されていないが、ゲート線 6 の形成と同時にゲート線と同一の形成材料で遮光層 6x を形成し、この遮光層 6x で隣り合う反射電極 5' 同士の間隙を遮光し、また、信号線 13 の形成と同時に信号線 13 と同一の形成材料で遮光層 13x を形成し、この遮光層 13x によっても隣り合う反射電極 5' 同士の間隙を遮光したものである。これら遮光層 6x、13x は、フローティング電位に形成したゲート線若しくは信号線とみることでもできる。

【0039】以上、図面を参照しつつ本発明を説明したが、さらに本発明は種々の態様をとることができる。例えば、図 1、図 2 に示した TFT 基板 1A は、第 1～第 3 の本発明の特徴をすべて兼ね備えたものであるが、本発明の半透過型液晶表示装置としては、第 1～第 3 の特徴のいずれか一つを備えてもよく、任意の二つを組み合わせてもよい。また、本発明の半透過型液晶表示装置は、ECB モード以外の液晶表示装置にも適用することができる。

【0040】

【発明の効果】第 1 の本発明によれば、ITO 膜上に Ti 膜やパッシベーション膜を介することなく直接反射電極が形成されるので、製造工程を簡略化することができる。

【0041】また、第 2 の本発明によれば、透過エリアにおいて、基板上に直接透明電極を設けるので、製造工程数を増やすことなく、透過像表示時における透過率を向上させることができ、透過エリア T におけるギャップコントロールも向上させることができる。

【0042】さらに、第 3 の本発明によれば、隣り合う反射電極同士の間隙を、対向基板に遮光領域を設けるこ

\*となく、かつ、TFT 基板の製造工程数を増やすことなく、遮光することができ、透過像表示時のコントラストを向上させることができる。

【図面の簡単な説明】

【図 1】 本発明の半透過型液晶表示に使用する TFT 基板（図 2 の TFT 基板）の断面図である。

【図 2】 本発明の半透過型液晶表示に使用する TFT 基板のゲート線、信号線、反射電極の位置関係を示す平面図である。

【図 3】 本発明の半透過型液晶表示に使用する TFT 基板のゲート線、信号線、反射電極の位置関係を示す平面図である。

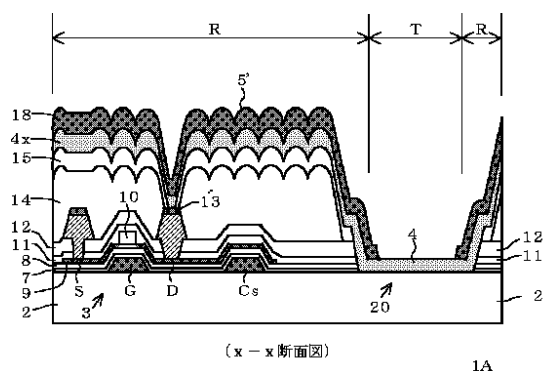
【図 4】 従来の半透過型液晶表示に使用する TFT 基板（図 5 の TFT 基板）の x-x 断面図である。

【図 5】 従来の半透過型液晶表示に使用する TFT 基板のゲート線、信号線、反射電極の位置関係を示す平面図である。

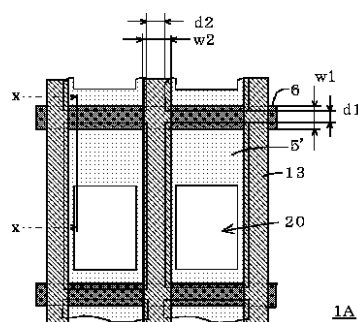
【符号の説明】

1...従来の TFT 基板、 1A...本発明の TFT 基板、  
2...ガラス基板、3...TFT 素子、4...透明電極（ITO 電極）、4x...ITO 膜、5...反射電極（Al 電極）、5'...反射電極（Ag 電極）、6...ゲート線、6x...遮光層、7...ゲート絶縁膜（窒化シリコン膜）、8...ゲート絶縁膜（酸化シリコン膜）、9...ポリシリコン膜、10...保護絶縁膜、11...層間絶縁膜（窒化シリコン膜）、12...層間絶縁膜（酸化シリコン膜）、13...信号線、13x...遮光層、14...スカタリング層（SCP）、15...平坦化層（PLN）、16...Ti 膜、17...Al 膜、18...Ag 膜、20...透過窓部

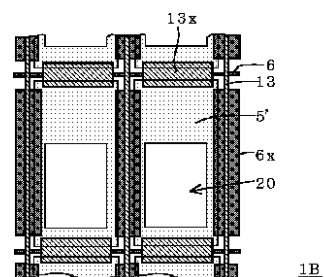
【図 1】



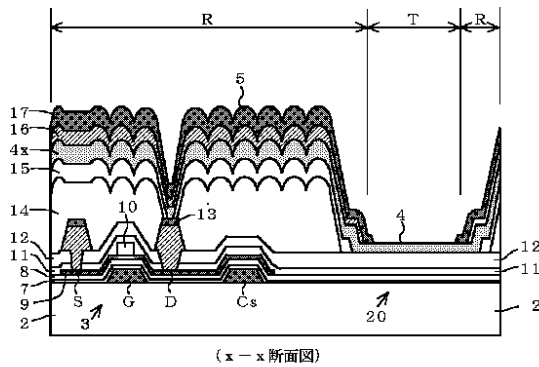
【図 2】



【図 3】

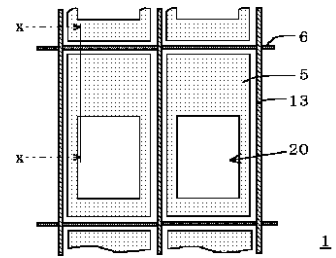


【図4】



1

【図5】



1

フロントページの続き

(72)発明者 木田 芳利  
 東京都品川区北品川 6 丁目 7 番35号 ソニ  
 ー株式会社内

F ターム(参考) 2H091 FA14Y FB08 FC02 FC10  
 FC26 FC29 FC30 FD04 FD12  
 FD23 GA03 GA13 HA09 LA11  
 LA12 LA13  
 2H092 HA04 HA05 JA26 JA29 JA38  
 JA42 JA43 JA46 JB13 JB23  
 JB32 JB33 JB38 JB52 JB57  
 JB63 JB69 KA04 KA07 KA12  
 KA16 KA18 MA05 MA08 MA13  
 MA17 MA27 MA29 MA35 MA37  
 MA42 NA25 NA27 NA28 PA12  
 QA09  
 5C094 AA10 AA43 BA03 BA43 CA19  
 DA13 DA15 EA04 EA05 EA06  
 EB02 FB12 FB15  
 5F110 AA16 BB01 BB04 CC08 DD02  
 EE03 EE04 FF02 FF03 FF09  
 GG02 GG13 GG44 HJ23 HL04  
 HL23 HM15 NN03 NN12 NN23  
 NN24 NN35 PP35 QQ12 QQ21

专利名称(译)	液晶表示装置		
公开(公告)号	<a href="#">JP2001350158A</a>	公开(公告)日	2001-12-21
申请号	JP2000172885	申请日	2000-06-09
[标]申请(专利权)人(译)	索尼公司		
申请(专利权)人(译)	索尼公司		
[标]发明人	重野信行 鶴田真貴 木田芳利		
发明人	重野 信行 鶴田 真貴 木田 芳利		
IPC分类号	G02F1/1343 G02F1/1335 G02F1/136 G02F1/1368 G09F9/30 H01L29/786		
CPC分类号	G02F1/133555		
FI分类号	G02F1/1335.520 G09F9/30.339.Z G02F1/136.500 H01L29/78.612.C G02F1/1368		
F-TERM分类号	2H091/FA14Y 2H091/FB08 2H091/FC02 2H091/FC10 2H091/FC26 2H091/FC29 2H091/FC30 2H091/FD04 2H091/FD12 2H091/FD23 2H091/GA03 2H091/GA13 2H091/HA09 2H091/LA11 2H091/LA12 2H091/LA13 2H092/HA04 2H092/HA05 2H092/JA26 2H092/JA29 2H092/JA38 2H092/JA42 2H092/JA43 2H092/JA46 2H092/JB13 2H092/JB23 2H092/JB32 2H092/JB33 2H092/JB38 2H092/JB52 2H092/JB57 2H092/JB63 2H092/JB69 2H092/KA04 2H092/KA07 2H092/KA12 2H092/KA16 2H092/KA18 2H092/MA05 2H092/MA08 2H092/MA13 2H092/MA17 2H092/MA27 2H092/MA29 2H092/MA35 2H092/MA37 2H092/MA42 2H092/NA25 2H092/NA27 2H092/NA28 2H092/PA12 2H092/QA09 5C094/AA10 5C094/AA43 5C094/BA03 5C094/BA43 5C094/CA19 5C094/DA13 5C094/DA15 5C094/EA04 5C094/EA05 5C094/EA06 5C094/EB02 5C094/FB12 5C094/FB15 5F110/AA16 5F110/BB01 5F110/BB04 5F110/CC08 5F110/DD02 5F110/EE03 5F110/EE04 5F110/FF02 5F110/FF03 5F110/FF09 5F110/GG02 5F110/GG13 5F110/GG44 5F110/HJ23 5F110/HL04 5F110/HL23 5F110/HM15 5F110/NN03 5F110/NN12 5F110/NN23 5F110/NN24 5F110/NN35 5F110/PP35 5F110/QQ12 5F110/QQ21 2H191/FA34Y 2H191/FB14 2H191/FC02 2H191/FC36 2H191/GA05 2H191/GA19 2H191/JA03 2H191/LA13 2H191/LA22 2H191/NA13 2H191/NA30 2H191/NA34 2H191/NA37 2H192/AA24 2H192/BC31 2H192/BC64 2H192/BC72 2H192/BC82 2H192/CB05 2H192/CB71 2H192/CB82 2H192/DA44 2H192/EA04 2H192/EA17 2H192/EA68 2H291/FA34Y 2H291/FB14 2H291/FC02 2H291/FC36 2H291/GA05 2H291/GA19 2H291/JA03 2H291/LA13 2H291/LA22 2H291/NA13 2H291/NA30 2H291/NA34 2H291/NA37 5F110/NN27		
其他公开文献	JP4815659B2		
外部链接	<a href="#">Espacenet</a>		

#### 摘要(译)

要解决的问题：为了简化制造过程并在透反射式液晶显示装置中获得明亮且高质量的显示。在半透反射型液晶显示装置中，在液晶面板中具有透明区域T和反射区域R，在透明区域T中，透明电极4设置为像素电极，在反射区域R中，反射电极5&#39;设置为像素电极。透明区域T中的透明电极4由ITO膜4x形成，反射区域中的反射电极5&#39;由直接形成在ITO膜4x上的Ag膜18形成。此外，透明区域T的透明电极4直接设置在液晶面板的透明基板2上。或者，在形成栅极线6，信号线13，或栅极线6或信号线13的同时，由与栅极线6或信号线13相同的材料形成的遮光层6x，13x形成相邻的反射电极5&#39;之间的间隙。阴影灯。

