

(19) 日本国特許庁(JP)

再 公 表 特 許(A1)

(11) 国際公開番号
WO2008/023601

発行日 平成22年1月7日 (2010.1.7)

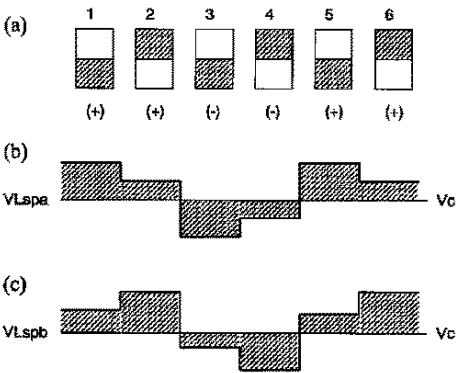
(43) 国際公開日 平成20年2月28日 (2008.2.28)

(51) Int. Cl.	F I	テーマコード (参考)
G 0 9 G 3/36 (2006.01)	G 0 9 G 3/36	2 H 1 9 3
G 0 9 G 3/20 (2006.01)	G 0 9 G 3/20 6 4 1 C	5 C 0 0 6
G 0 2 F 1/133 (2006.01)	G 0 9 G 3/20 6 4 2 A	5 C 0 8 0
	G 0 9 G 3/20 6 2 1 B	
	G 0 9 G 3/20 6 7 0 K	
審査請求 有 予備審査請求 未請求 (全 61 頁) 最終頁に続く		

出願番号 特願2008-530861 (P2008-530861)	(71) 出願人 000005049
(21) 国際出願番号 PCT/JP2007/065832	シャープ株式会社
(22) 国際出願日 平成19年8月13日 (2007. 8. 13)	大阪府大阪市阿倍野区長池町2番2号
(31) 優先権主張番号 特願2006-228476 (P2006-228476)	(74) 代理人 100101683
(32) 優先日 平成18年8月24日 (2006. 8. 24)	弁理士 奥田 誠司
(33) 優先権主張国 日本国 (JP)	(74) 代理人 100155000
	弁理士 喜多 修市
	(74) 代理人 100139930
	弁理士 山下 亮司
	(74) 代理人 100125922
	弁理士 三宅 章子
	(74) 代理人 100151817
	弁理士 川口 寿志
	最終頁に続く

(54) 【発明の名称】 液晶表示装置

(57) 【要約】
本発明の液晶表示装置は、それぞれが、第1副画素および第2副画素を含む複数の画素を備えており、連続する4以上の偶数の垂直走査期間にわたって所定の中間階調の表示を行う場合に、偶数の垂直走査期間のうちの少なくとも2つの垂直走査期間において第1副画素および第2副画素の輝度は異なり、第1副画素および第2副画素のそれぞれについて偶数の垂直走査期間のうちの極性が第1極性である第1極性期間の長さと第2極性である第2極性期間の長さとが等しく、第1極性期間および第2極性期間のそれぞれにおいて第1副画素の液晶層に印加される実効電圧の平均値と第2副画素の液晶層に印加される実効電圧の平均値との差が実質的にゼロである。



【特許請求の範囲】

【請求項 1】

それぞれが、第 1 副画素および第 2 副画素を含む複数の画素を備えた液晶表示装置であって、

前記第 1 副画素および前記第 2 副画素のそれぞれは、対向電極と、副画素電極と、前記対向電極と前記副画素電極との間に配置された液晶層とを有しており、

前記第 1 副画素および前記第 2 副画素のそれぞれの前記副画素電極は、それぞれ別個の第 1 副画素電極および第 2 副画素電極であり、前記第 1 副画素および前記第 2 副画素のそれぞれの前記対向電極は共通の単一電極であり、

連続する 4 以上の偶数の垂直走査期間にわたって所定の中間階調の表示を行う場合に、
前記偶数の垂直走査期間のうちの少なくとも 2 つの垂直走査期間において前記第 1 副画素
および前記第 2 副画素の輝度は異なり、前記第 1 副画素および前記第 2 副画素のそれぞれ
について前記偶数の垂直走査期間のうちの極性が第 1 極性である第 1 極性期間の長さ
と第 2 極性である第 2 極性期間の長さとは等しく、前記第 1 極性期間および前記第 2 極性期間
のそれぞれにおいて前記第 1 副画素の前記液晶層に印加される実効電圧の平均値と前記第
2 副画素の前記液晶層に印加される実効電圧の平均値との差が実質的にゼロである、液晶
表示装置。 10

【請求項 2】

前記複数の画素のそれぞれにおいて、前記第 1 副画素の前記液晶層に印加される実効電
圧を $V_{Lsp a}$ とし、前記第 2 副画素の前記液晶層に印加される実効電圧を $V_{Lsp b}$ と
すると、連続する 4 つの垂直走査期間のうち、2 つの垂直走査期間は前記第 1 極性期間で
あり、残りの 2 つの垂直走査期間は前記第 2 極性期間であり、 20

前記第 1 極性期間および前記第 2 極性期間のうち少なくとも一方の前記 2 つの垂直走査
期間のうち、一方は $|V_{Lsp a}| > |V_{Lsp b}|$ を満たし、他方は $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす、請求項 1 に記載の液晶表示装置。

【請求項 3】

前記複数の画素のそれぞれにおいて、前記第 1 副画素の前記液晶層に印加される実効電
圧を $V_{Lsp a}$ とし、前記第 2 副画素の前記液晶層に印加される実効電圧を $V_{Lsp b}$ と
すると、連続する 4 つの垂直走査期間のうち、2 つの垂直走査期間は前記第 1 極性期間で
あり、残りの 2 つの垂直走査期間は前記第 2 極性期間であり、 30

前記第 1 極性期間および前記第 2 極性期間のうち少なくとも一方の前記 2 つの垂直走査
期間のうちの一方の垂直走査期間における $|V_{Lsp a}|$ の値および $|V_{Lsp b}|$ の値
は、他方の垂直走査期間における $|V_{Lsp b}|$ の値および $|V_{Lsp a}|$ の値とそれぞ
れ等しい、請求項 1 に記載の液晶表示装置。

【請求項 4】

前記 4 つの垂直走査期間のうち $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす垂直走査期間
の数は $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす垂直走査期間の数と等しい、請求項 2 ま
たは 3 に記載の液晶表示装置。

【請求項 5】

前記複数の画素は、複数の行方向および複数の列方向にマトリクス状に配置されており 40

、
前記複数の画素のそれぞれにおいて、前記第 1 副画素および前記第 2 副画素は前記列方
向に沿って配置されている、請求項 1 から 4 のいずれかに記載の液晶表示装置。

【請求項 6】

前記複数の画素のそれぞれにおいて、前記第 1 副画素電極および前記第 2 副画素電極の
電圧は、対応する補助容量配線の電圧変化に応じて変化する、請求項 1 から 5 のいずれか
に記載の液晶表示装置。

【請求項 7】

前記複数の画素のそれぞれにおいて、前記第 1 副画素電極に対応する補助容量配線の電
圧は、前記第 2 副画素電極に対応する補助容量配線の電圧とは異なる方向に変化する、請 50

求項 6 に記載の液晶表示装置。

【請求項 8】

前記複数の画素のうちのある画素の前記第 2 副画素電極の電圧、および、前記ある画素の前記列方向に隣接する画素の前記第 1 副画素電極の電圧は、共通の補助容量配線の電圧変化に応じて変化する、請求項 5 から 7 のいずれかに記載の液晶表示装置。

【請求項 9】

前記複数の画素のうちのある画素の前記第 2 副画素電極の電圧、および、前記ある画素の前記列方向に隣接する画素の前記第 1 副画素電極の電圧は、異なる補助容量配線の電圧変化に応じて変化する、請求項 5 から 7 のいずれかに記載の液晶表示装置。

【請求項 10】

10

前記複数の画素のそれぞれにおいて、前記第 1 副画素電極は対応するスイッチング素子を介して前記第 2 副画素電極と同じ信号線に接続されている、請求項 1 から 9 のいずれかに記載の液晶表示装置。

【請求項 11】

前記複数の画素のそれぞれにおいて、前記第 1 副画素電極は第 1 スwitchング素子を介して第 1 信号線に接続されており、前記第 2 副画素電極は第 2 スwitchング素子を介して第 2 信号線に接続されている、請求項 1 から 5 のいずれかに記載の液晶表示装置。

【請求項 12】

前記第 1 極性期間および前記第 2 極性期間のそれぞれの前記 2 つの垂直走査期間のうち、一方は $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす垂直走査期間であり、他方は $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす垂直走査期間である、請求項 1 から 11 のいずれかに記載の液晶表示装置。 20

【請求項 13】

前記複数の画素のそれぞれにおいて、 $|V_{Lsp a}|$ と $|V_{Lsp b}|$ との大小関係を 1 垂直走査期間ごとに反転するとともに、前記第 1 副画素および前記第 2 副画素の極性を 2 垂直走査期間ごとに反転する、請求項 1 から 12 のいずれかに記載の液晶表示装置。

【請求項 14】

フレーム周波数は 60 Hz である、請求項 1 から 13 のいずれかに記載の液晶表示装置。

【請求項 15】

30

前記複数の画素のそれぞれにおいて、 $|V_{Lsp a}|$ と $|V_{Lsp b}|$ との大小関係を 2 垂直走査期間ごとに反転するとともに、前記第 1 副画素および前記第 2 副画素の極性を 1 垂直走査期間ごとに反転する、請求項 1 から 12 のいずれかに記載の液晶表示装置。

【請求項 16】

フレーム周波数は 120 Hz である、請求項 15 に記載の液晶表示装置。

【請求項 17】

前記複数の画素のそれぞれにおいて、 $|V_{Lsp a}|$ と $|V_{Lsp b}|$ との大小関係を 2 垂直走査期間ごとに反転するとともに、前記第 1 副画素および前記第 2 副画素の極性を 2 垂直走査期間ごとに反転し、

前記第 1 副画素および前記第 2 副画素の極性を反転するときとは異なるときに $|V_{Lsp a}|$ と $|V_{Lsp b}|$ との大小関係の反転を行う、請求項 1 から 12 のいずれかに記載の液晶表示装置。 40

【請求項 18】

前記第 1 極性期間および前記第 2 極性期間の一方の前記 2 つの垂直走査期間のうち、一方は $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす垂直走査期間であり、他方は $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす垂直走査期間であり、

前記第 1 極性期間および前記第 2 極性期間の他方の前記 2 つの垂直走査期間のそれぞれにおいて、 $V_{Lsp a}$ は $V_{Lsp b}$ と等しい、請求項 1 から 11 のいずれかに記載の液晶表示装置。

【請求項 19】

50

前記第1副画素電極および前記第2副画素電極に対応する補助容量配線の電圧は、第1レベルと、前記第1レベルよりも高電圧の第2レベルと、前記第2レベルよりも高電圧の第3レベルとの間で変化する、請求項18に記載の液晶表示装置。

【請求項20】

前記第1副画素電極は前記第2副画素電極と等しい表示面積を有している、請求項1から19のいずれかに記載の液晶表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は液晶表示装置に関し、より詳細には、 γ 特性の視野角依存性を改善した液晶表示装置に関する。

【背景技術】

【0002】

液晶表示装置は、高精細、薄型、軽量および低消費電力等の優れた特長を有する平面表示装置であり、近年、表示性能の向上、生産能力の向上および他の表示装置に対する価格競争力の向上に伴い、市場規模が急速に拡大している。

【0003】

従来一般的であったツイステッド・ネマティック・モード（TNモード）の液晶表示装置では、正の誘電率異方性を持つ液晶分子の長軸が、基板表面に対して略平行で、且つ、液晶層の厚さ方向に沿って上下の基板間で略90度捻れるように配向処理が施されている。この液晶層に電圧を印加すると、液晶分子が電界に平行に立ち上がり、捻れ配向（ツイスト配向）が解消される。TNモードの液晶表示装置では、電圧による液晶分子の配向変化に伴う旋光性の変化を利用することにより、透過光量が制御される。

【0004】

このようなTNモードの液晶表示装置は、生産マージンが広く生産性に優れている一方、表示性能とりわけ視野角特性の点で問題があった。具体的には、TNモードの液晶表示装置の表示面を斜め方向から観測すると、表示のコントラスト比が著しく低下し、正面からの観測で黒から白までの複数の階調が明瞭に観測される画像を斜め方向から観測すると階調間の輝度差が著しく不明瞭となる点が問題であった。さらに、表示の階調特性が反転し、正面からの観測でより暗い部分が斜め方向からの観測ではより明るく観測される現象（いわゆる、階調反転現象）も問題であった。

【0005】

近年、TNモードの液晶表示装置における視野角特性を改善した液晶表示装置として、インプレイン・スイッチング・モード（IPSモード）、マルチドメイン・バーティカル・アラインド・モード（MVAモード）、軸対称配向モード（ASMモード）等の液晶表示装置が開発されている。これらの新規なモード（広視野角モード）の液晶表示装置では、視野角特性に関する上記の具体的な問題点、すなわち、表示面を斜め方向から観測した場合における表示コントラスト比の著しい低下、および、表示階調の反転といった問題点が解決されている。

【0006】

しかしながら、液晶表示装置の表示品位の改善が進む状況下において、今日では視野角特性の問題点として、正面観測時の γ 特性と斜め観測時の γ 特性が異なる点、すなわち γ 特性の視野角依存性の問題が新たに顕在化してきた。ここで、 γ 特性とは表示輝度の階調依存性であり、 γ 特性が正面方向と斜め方向で異なるということは、階調表示状態が観測方向によって異なることとなるため、写真等の画像を表示する場合や、またTV放送等を表示する場合に特に問題となる。

【0007】

γ 特性の視野角依存性を改善するための方法として、1つの画素に2つ以上の副画素を設け、中間輝度表示において一方の副画素の輝度を他方とは異ならせることにより、 γ 特性の視野角依存性を改善する方法が知られている（例えば、特許文献1および特許文献2

参照)。

【0008】

特許文献1に開示されている液晶表示装置では、中間輝度表示において第2副画素の液晶層の実効電圧を第1副画素の液晶層の実効電圧とは異ならせることにより、第1副画素の輝度と第2副画素の輝度を異ならせ、これにより、 γ 特性の視野角依存性を改善している。液晶層の透過率は、液晶層に印加される電界の向き(電気力線の向き)にかかわらず、実効電圧の絶対値に応じて変化するので、特許文献1に開示されている液晶表示装置では、液晶層に印加される電界の向きを垂直走査期間ごとに交互に反転させることにより、直流成分(DCレベル)の偏りを抑制し、焼きつき等の信頼性上の問題を解決している。

【0009】

10

また、特許文献2に開示されている液晶表示装置では、第1副画素と第2副画素の明暗を垂直走査期間ごとに反転させる(例えば、第1垂直走査期間において第1副画素の輝度を第2副画素の輝度よりも高くし、第2垂直走査期間において第2副画素の輝度を第1副画素の輝度よりも高くする)とともに、液晶層に印加される電界の向きを垂直走査期間ごとに反転させている。複数の副画素のうち一方の副画素が常に明るい、表示がざらついてみえることがあるが、特許文献2に開示されている液晶表示装置では、垂直走査期間ごとに第1副画素と第2副画素の明暗を反転させることにより、表示のざらつきを防止している。

【0010】

なお、以上のように、複数の副画素の輝度を異ならせることにより、 γ 特性の視野角依存性を改善する表示または駆動を、本明細書において、マルチ画素表示、マルチ画素駆動、面積階調表示、面積階調駆動などと呼ぶことがある。

20

【特許文献1】特開2004-62146号公報

【特許文献2】特開2003-295160号公報(米国特許第6958791号明細書)

【発明の開示】

【発明が解決しようとする課題】

【0011】

特許文献1の液晶表示装置では、中間輝度表示において第1副画素の輝度が第2副画素の輝度よりも常に高いので、副画素の明暗が視認され、表示がざらついてみえることがある。

30

【0012】

また、特許文献2の液晶表示装置では、液晶層に印加される電界の向きと副画素の明暗を垂直走査期間ごとに反転させているため、一方の副画素が他方の副画素よりも明るいときに液晶層に印加される電界の向きは常に同じである。

【0013】

例えば、特許文献2の液晶表示装置では、ある垂直走査期間で、第1副画素に印加される実効電圧の絶対値が第2副画素に印加される実効電圧の絶対値よりも大きくなり、第1副画素が第2副画素よりも明るいときに、液晶層に印加される電界が副画素電極側から対向電極側に向いている(電界がこのように向く状態を「第1極性」という)。次の垂直走査期間では、第2副画素に印加される実効電圧の絶対値が第1副画素に印加される実効電圧の絶対値よりも大きくなり、第2副画素が第1副画素よりも明るくなり、液晶層に印加される電界は対向電極側から副画素電極側に向いている(電界がこのように向く状態を「第2極性」という)。また、次の垂直走査期間では、第1副画素に印加される実効電圧の絶対値が第2副画素に印加される実効電圧の絶対値よりも大きくなり、第1副画素が第2副画素よりも明るくなり、第1極性となり、さらに次の垂直走査期間では、第2副画素に印加される実効電圧の絶対値が第1副画素に印加される実効電圧の絶対値よりも大きくなり、第2副画素が第1副画素よりも明るくなり、第2極性となる。

40

【0014】

以上のように、特許文献2の液晶表示装置では、第1副画素に印加される実効電圧の絶

50

対値が大きいときは専ら第1極性であり、第2副画素に印加される実効電圧の絶対値が大きいときは専ら第2極性であるため、第1副画素に印加される実効電圧の平均値は第1極性となり、第2副画素に印加される実効電圧の平均値は第2極性となる。

【0015】

なお、一般的な液晶表示装置では、画素に印加される電圧の平均値がゼロでない状態、すなわち、画素に印加される電圧に直流電圧成分が残っている状態で長時間同一の画像を表示しつづけると、その後表示画像を切り替えても以前に長時間表示しつづけていた画像が残る、焼きつきと呼ばれる現象が発生する。この焼きつきを回避するために、一般的な液晶表示装置では、画素を交流駆動（絶対値の等しい第1極性電圧、第2極性電圧を交互に印加する）することで液晶層に印加される電圧の平均値をゼロにしている。また、交流駆動によって電圧の平均値がゼロとならない場合、さらに対向電圧の調整を行うことにより、電圧の平均値をゼロにしている。

【0016】

しかしながら、特許文献2の液晶表示装置において、第1副画素および第2副画素の実効電圧の平均値が異なるため、対向電圧を調整したとしても、ゼロにすることができないのは一方の副画素のみであり、他方の副画素についての電圧の平均値をゼロに調整することができない。この場合、調整できなかった副画素において焼きつきが生じ、その結果、表示装置全体として、焼きつきの発生を抑制することができない。したがって、特許文献2の液晶表示装置では、第1、第2副画素に印加される電圧の平均値を共にゼロにすることができず、焼きつき等の信頼性上の不具合が発生するといった問題がある。

【0017】

本発明は、上記課題を鑑みてなされたものであり、その目的は、表示のざらつきおよび焼きつき等の信頼性上の問題の発生を抑制した液晶表示装置を提供することにある。

【課題を解決するための手段】

【0018】

本発明の液晶表示装置は、それぞれが、第1副画素および第2副画素を含む複数の画素を備えた液晶表示装置であって、前記第1副画素および前記第2副画素のそれぞれは、対向電極と、副画素電極と、前記対向電極と前記副画素電極との間に配置された液晶層とを有しており、前記第1副画素および前記第2副画素のそれぞれの前記副画素電極は、それぞれ別個の第1副画素電極および第2副画素電極であり、前記第1副画素および前記第2副画素のそれぞれの前記対向電極は共通の単一電極であり、連続する4以上の偶数の垂直走査期間にわたって所定の中間階調の表示を行う場合に、前記偶数の垂直走査期間のうちの少なくとも2つの垂直走査期間において前記第1副画素および前記第2副画素の輝度は異なり、前記第1副画素および前記第2副画素のそれぞれについて前記偶数の垂直走査期間のうちの極性が第1極性である第1極性期間の長さ第2極性である第2極性期間の長さ第1極性期間および前記第2極性期間のそれぞれにおいて前記第1副画素の前記液晶層に印加される実効電圧の平均値と前記第2副画素の前記液晶層に印加される実効電圧の平均値との差が実質的にゼロである。

【0019】

ある実施形態において、前記複数の画素のそれぞれにおいて、前記第1副画素の前記液晶層に印加される実効電圧を $V_{Lsp a}$ とし、前記第2副画素の前記液晶層に印加される実効電圧を $V_{Lsp b}$ とすると、連続する4つの垂直走査期間のうち、2つの垂直走査期間は前記第1極性期間であり、残りの2つの垂直走査期間は前記第2極性期間であり、前記第1極性期間および前記第2極性期間のうち少なくとも一方の前記2つの垂直走査期間のうち、一方は $|V_{Lsp a}| > |V_{Lsp b}|$ を満たし、他方は $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす。

【0020】

ある実施形態において、前記複数の画素のそれぞれにおいて、前記第1副画素の前記液晶層に印加される実効電圧を $V_{Lsp a}$ とし、前記第2副画素の前記液晶層に印加される実効電圧を $V_{Lsp b}$ とすると、連続する4つの垂直走査期間のうち、2つの垂直走査期

間は前記第1極性期間であり、残りの2つの垂直走査期間は前記第2極性期間であり、前記第1極性期間および前記第2極性期間のうち少なくとも一方の前記2つの垂直走査期間のうちの一方の垂直走査期間における $|V_{Lsp a}|$ の値および $|V_{Lsp b}|$ の値は、他方の垂直走査期間における $|V_{Lsp b}|$ の値および $|V_{Lsp a}|$ の値とそれぞれ等しい。

【0021】

ある実施形態において、前記4つの垂直走査期間のうち $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす垂直走査期間の数は $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす垂直走査期間の数と等しい。

【0022】

10

ある実施形態において、前記複数の画素は、複数の行方向および複数の列方向にマトリクス状に配置されており、前記複数の画素のそれぞれにおいて、前記第1副画素および前記第2副画素は前記列方向に沿って配置されている。

【0023】

ある実施形態において、前記複数の画素のそれぞれにおいて、前記第1副画素電極および前記第2副画素電極の電圧は、対応する補助容量配線の電圧変化に応じて変化する。

【0024】

ある実施形態において、前記複数の画素のそれぞれにおいて、前記第1副画素電極に対応する補助容量配線の電圧は、前記第2副画素電極に対応する補助容量配線の電圧とは異なる方向に変化する。

20

【0025】

ある実施形態において、前記複数の画素のうちのある画素の前記第2副画素電極の電圧、および、前記ある画素の前記列方向に隣接する画素の前記第1副画素電極の電圧は、共通の補助容量配線の電圧変化に応じて変化する。

【0026】

ある実施形態において、前記複数の画素のうちのある画素の前記第2副画素電極の電圧、および、前記ある画素の前記列方向に隣接する画素の前記第1副画素電極の電圧は、異なる補助容量配線の電圧変化に応じて変化する。

【0027】

ある実施形態において、前記複数の画素のそれぞれにおいて、前記第1副画素電極は対

30

【0028】

ある実施形態において、前記複数の画素のそれぞれにおいて、前記第1副画素電極は第1スイッチング素子を介して第1信号線に接続されており、前記第2副画素電極は第2スイッチング素子を介して第2信号線に接続されている。

【0029】

ある実施形態において、前記第1極性期間および前記第2極性期間のそれぞれの前記2つの垂直走査期間のうち、一方は $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす垂直走査期間であり、他方は $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす垂直走査期間である。

【0030】

40

ある実施形態において、前記複数の画素のそれぞれにおいて、 $|V_{Lsp a}|$ と $|V_{Lsp b}|$ との大小関係を1垂直走査期間ごとに反転するとともに、前記第1副画素および前記第2副画素の極性を2垂直走査期間ごとに反転する。

【0031】

ある実施形態において、フレーム周波数は60Hzである。

【0032】

ある実施形態において、前記複数の画素のそれぞれにおいて、 $|V_{Lsp a}|$ と $|V_{Lsp b}|$ との大小関係を2垂直走査期間ごとに反転するとともに、前記第1副画素および前記第2副画素の極性を1垂直走査期間ごとに反転する。

【0033】

50

ある実施形態において、フレーム周波数は120Hzである。

【0034】

ある実施形態において、前記複数の画素のそれぞれにおいて、 $|V_{Lspa}|$ と $|V_{Lspb}|$ との大小関係を2垂直走査期間ごとに反転するとともに、前記第1副画素および前記第2副画素の極性を2垂直走査期間ごとに反転し、前記第1副画素および前記第2副画素の極性を反転するときとは異なるときに $|V_{Lspa}|$ と $|V_{Lspb}|$ との大小関係の反転を行う。

【0035】

ある実施形態において、前記第1極性期間および前記第2極性期間の一方の前記2つの垂直走査期間のうち、一方は $|V_{Lspa}| > |V_{Lspb}|$ を満たす垂直走査期間であり、他方は $|V_{Lspa}| < |V_{Lspb}|$ を満たす垂直走査期間であり、前記第1極性期間および前記第2極性期間の他方の前記2つの垂直走査期間のそれぞれにおいて、 V_{Lspa} は V_{Lspb} と等しい。

10

【0036】

ある実施形態において、前記第1副画素電極および前記第2副画素電極に対応する補助容量配線の電圧は、第1レベルと、前記第1レベルよりも高電圧の第2レベルと、前記第2レベルよりも高電圧の第3レベルとの間で変化する。

【0037】

ある実施形態において、前記第1副画素電極は前記第2副画素電極と等しい表示面積を有している。

20

【発明の効果】

【0038】

本発明によれば、表示のざらつきおよび焼きつき等の信頼性上の問題の発生を抑制した液晶表示装置を提供することができる。

【図面の簡単な説明】

【0039】

【図1】本発明による液晶表示装置の第1実施形態の構造を示す模式図である。

【図2】第1実施形態の液晶表示装置における液晶パネルの模式的ブロック図である。

【図3】(a)は、第1実施形態の液晶表示装置における1つの画素の模式的平面図であり、(b)は、1つの副画素の模式的断面図である。

30

【図4】従来の液晶表示装置における第1、第2副画素の明暗、極性および実効電圧の変化を示す模式図であり、(a)は、第1、第2副画素の明暗および極性の変化を示す模式図であり、(b)は、第1副画素の液晶層に印加される実効電圧の変化を示す模式図であり、(c)は、第2副画素の液晶層に印加される実効電圧の変化を示す模式図である。

【図5】別の従来の液晶表示装置における第1、第2副画素の明暗、極性および実効電圧の変化を示す模式図であり、(a)は、第1、第2副画素の明暗および極性の変化を示す模式図であり、(b)は、第1副画素の液晶層に印加される実効電圧の変化を示す模式図であり、(c)は、第2副画素の液晶層に印加される実効電圧の変化を示す模式図である。

【図6】第1実施形態の液晶表示装置における第1、第2副画素の明暗、極性および実効電圧の変化を示す模式図であり、(a)は、第1、第2副画素の明暗および極性の変化を示す模式図であり、(b)は、第1副画素の液晶層に印加される実効電圧の変化を示す模式図であり、(c)は、第2副画素の液晶層に印加される実効電圧の変化を示す模式図である。

40

【図7】第1実施形態の液晶表示装置の画素構造の一例を示す模式図である。

【図8】第1実施形態の液晶表示装置における1つの画素の等価回路図である。

【図9】第1実施形態の液晶表示装置の駆動に用いられる各種の電圧波形の一例を示す図である。

【図10】第1実施形態の液晶表示装置における副画素の液晶層に印加される実効電圧の関係を示す図である。

50

【図 1 1】 第 1 実施形態の液晶表示装置の γ 特性を示す図であり、(a) は右 60 度視角での γ 特性を示す図であり、(b) は右上 60 度視角の γ 特性を示す図である。

【図 1 2】 第 1 実施形態の液晶表示装置における複数の垂直走査期間にわたった各種の電圧波形の一例を示す図である。

【図 1 3】 第 1 実施形態の液晶表示装置の等価回路図の一例である。

【図 1 4】 第 1 実施形態の液晶表示装置における複数の副画素の配列、明暗および極性を示す模式図である。

【図 1 5】 第 1 実施形態の液晶表示装置における各種の電圧波形の一例を示す図である。

【図 1 6】 第 1 実施形態の液晶表示装置における複数の垂直走査期間にわたった各種の電圧波形の一例を示す図である。

10

【図 1 7】 第 1 実施形態の液晶表示装置における副画素の明暗および極性、ならびに、各副画素の垂直走査期間における始めの補助容量電圧の変化を示す模式図である。

【図 1 8】 (a) および (b) は、第 1 実施形態の液晶表示装置における複数の垂直走査期間にわたった各種の電圧波形の一例を示す図である。

【図 1 9】 (a) ~ (c) は、第 1 実施形態の液晶表示装置における複数の垂直走査期間にわたった各種の電圧波形の一例を示す図である。

【図 2 0】 第 1 実施形態の液晶表示装置における複数の垂直走査期間にわたった各種の電圧波形の一例を示す図である。

【図 2 1】 第 1 実施形態の液晶表示装置における複数の垂直走査期間にわたった各種の電圧波形の一例を示す図である。

20

【図 2 2】 第 1 実施形態の液晶表示装置における副画素の明暗および極性、ならびに、各副画素の垂直走査期間における始めの補助容量電圧の変化を示す模式図である。

【図 2 3】 第 1 実施形態の液晶表示装置の等価回路図の一例である。

【図 2 4】 第 1 実施形態の液晶表示装置における各種の電圧波形の一例を示す図である。

【図 2 5】 第 1 実施形態の液晶表示装置の画素構造の一例を示す模式図である。

【図 2 6】 本発明による液晶表示装置の第 2 実施形態における第 1、第 2 副画素の明暗、極性および実効電圧の変化を示す模式図であり、(a) は、第 1、第 2 副画素の明暗および極性の変化を示す模式図であり、(b) は、第 1 副画素の液晶層に印加される実効電圧の変化を示す模式図であり、(c) は、第 2 副画素の液晶層に印加される実効電圧の変化を示す模式図である。

30

【図 2 7】 第 2 実施形態の液晶表示装置における副画素の明暗および極性、ならびに、各副画素の垂直走査期間における始めの補助容量電圧の変化を示す模式図である。

【図 2 8】 本発明による液晶表示装置の第 3 実施形態における第 1、第 2 副画素の明暗、極性および実効電圧の変化を示す模式図であり、(a) は、第 1、第 2 副画素の明暗および極性の変化を示す模式図であり、(b) は、第 1 副画素の液晶層に印加される実効電圧の変化を示す模式図であり、(c) は、第 2 副画素の液晶層に印加される実効電圧の変化を示す模式図である。

【図 2 9】 第 3 実施形態の液晶表示装置における各種の電圧波形の一例を示す図である。

【図 3 0】 第 3 実施形態の液晶表示装置における副画素の明暗および極性、ならびに、各副画素の垂直走査期間における始めの補助容量電圧の変化を示す模式図である。

40

【図 3 1】 本発明による液晶表示装置の第 4 実施形態における第 1、第 2 副画素の明暗、極性および実効電圧の変化を示す模式図であり、(a) は、第 1、第 2 副画素の明暗および極性の変化を示す模式図であり、(b) は、第 1 副画素の液晶層に印加される実効電圧の変化を示す模式図であり、(c) は、第 2 副画素の液晶層に印加される実効電圧の変化を示す模式図である。

【図 3 2】 第 4 実施形態の液晶表示装置における副画素の明暗および極性、ならびに、各副画素の垂直走査期間における始めの補助容量電圧の変化を示す模式図である。

【図 3 3】 本発明による液晶表示装置の第 5 実施形態における第 1、第 2 副画素の明暗、極性および実効電圧の変化を示す模式図であり、(a) は、第 1、第 2 副画素の明暗および極性の変化を示す模式図であり、(b) は、第 1 副画素の液晶層に印加される実効電圧

50

の変化を示す模式図であり、(c)は、第2副画素の液晶層に印加される実効電圧の変化を示す模式図である。

【図34】第5実施形態の液晶表示装置における各種の電圧波形の一例を示す図である。

【図35】第5実施形態の液晶表示装置における副画素の明暗および極性、ならびに、各副画素の垂直走査期間における始めの補助容量電圧の変化を示す模式図である。

【図36】本発明による液晶表示装置の第6実施形態における第1、第2副画素の明暗、極性および実効電圧の変化を示す模式図であり、(a)は、第1、第2副画素の明暗および極性の変化を示す模式図であり、(b)は、第1副画素の液晶層に印加される実効電圧の変化を示す模式図であり、(c)は、第2副画素の液晶層に印加される実効電圧の変化を示す模式図である。

10

【図37】第6実施形態の液晶表示装置における副画素の明暗および極性、ならびに、各副画素の垂直走査期間における始めの補助容量電圧の変化を示す模式図である。

【図38】本発明による液晶表示装置の第7実施形態における第1、第2副画素の明暗、極性および実効電圧の変化を示す模式図であり、(a)は、第1、第2副画素の明暗および極性の変化を示す模式図であり、(b)は、第1副画素の液晶層に印加される実効電圧の変化を示す模式図であり、(c)は、第2副画素の液晶層に印加される実効電圧の変化を示す模式図である。

【図39A】第7実施形態の液晶表示装置のあるフレームにおける副画素の明暗および極性、ならびに、各副画素の垂直走査期間における始めの補助容量電圧の変化を示す模式図である。

20

【図39B】第7実施形態の液晶表示装置の次のフレームにおける副画素の明暗および極性、ならびに、各副画素の垂直走査期間における始めの補助容量電圧の変化を示す模式図である。

【図40】第7実施形態の液晶表示装置における各種の電圧波形の一例を示す図である。

【符号の説明】

【0040】

10 画素

10a、10b 副画素

13 液晶層

17 対向電極

18a、18b 副画素電極

100 液晶表示装置

100A 液晶パネル

30

【発明を実施するための最良の形態】

【0041】

(実施形態1)

以下、図面を参照して、本発明による液晶表示装置の第1実施形態を説明する。

【0042】

まず、図1～図3を参照して、本実施形態の液晶表示装置100の構成を概略的に説明する。図1に、本実施形態の液晶表示装置100を示す。液晶表示装置100の液晶パネル100Aは、図2に示すように、複数の行方向および列方向のマトリクス状に配列された複数の画素を有する表示部110と、表示部110を駆動する駆動回路120とを備えている。表示部110の各画素は、液晶層と、液晶層に電圧を印加する複数の電極とを有している。駆動回路120は、入力された入力映像信号に基づいて駆動信号を生成する。

40

【0043】

図3(a)は1つの画素の電極構造の模式的平面図であり、図3(b)は1つの副画素の模式的断面図である。図3(b)は、図3(a)の3B-3B'線に沿った断面に相当する。図3(a)に示すように、1つの画素10は、列方向に沿うように配置された第1副画素10aと第2副画素10bとを有している。図3(b)に示すように、第1副画素10aは、液晶層13と、第1副画素電極18aと、液晶層13を介して第1副画素電極

50

18aと対向する対向電極17とを有する。なお、図3(b)には、第1副画素10aの構成を示しているが、第2副画素10bも同様の構成を有している。対向電極17は、典型的には、全ての画素10に対して共通の1つの電極である。本実施形態の液晶表示装置100では、第1副画素電極18aおよび第2副画素電極18bに異なる電圧が印加され得、それにより、第1副画素10aの液晶層の実効電圧を、第2副画素10bの液晶層の実効電圧と異ならせることができる。

【0044】

次いで、図4～図6を参照して、特許文献1および特許文献2の液晶表示装置と比較しながら、本実施形態の液晶表示装置100における副画素の明暗および電界の向き（電気力線の向き）の変化を説明する。なお、ここでは、説明を簡略化するために、画素が所定の中間階調を数フレームにわたって表示すると仮定する。 10

【0045】

まず、図4を参照して、特許文献1の液晶表示装置における副画素の明暗および電界の向きの変化、ならびに、第1および第2副画素の液晶層に印加される実効電圧の変化を説明する。図4(a)において1～6は期間を示しており、各期間は垂直走査期間を示している。なお、「垂直走査期間」とは、表示信号電圧を書き込むためにある走査線が選択されてから、次の表示信号電圧を書き込むためにその走査線が選択されるまでの期間と定義することにする。また、ノンインターレース駆動用の入力映像信号の場合の1フレーム期間、および、インターレース駆動用の入力映像信号の場合の1フィールド期間を「入力映像信号の垂直走査期間」と呼ぶ。通常、液晶表示装置における1垂直走査期間は、入力映像信号の1垂直走査期間に対応する。以下では、簡単のために、液晶パネルの1垂直走査期間が入力映像信号の1垂直走査期間に対応する場合について説明するが、本発明はこれに限定されず、例えば、入力映像信号の1垂直走査期間（例えば、1/60sec）に対して、液晶パネルの2垂直走査期間（例えば、2×1/120sec）を割り当てる、いわゆる2倍速駆動（垂直走査周波数が120Hz）などにも適用できる。また、ここでは、各垂直走査期間の長さは等しいとする。なお、各垂直走査期間内において、ある走査線を選択する時刻と、その次の走査線を選択する時刻との差（期間）を1水平走査期間（1H）という。 20

【0046】

図4(a)において上側および下側の矩形はそれぞれ第1および第2副画素であり、第1副画素および第2副画素のうち、より輝度の高い副画素を白で示し、より輝度の低い副画素を黒で示している。また、図4(a)において、「+」、「-」は、対応する走査線が選択されたときの対向電極に供給される共通電圧を基準とした表示信号電圧の極性を示している。ここでは、「+」は、第1副画素電極および第2副画素電極の電位が対向電極の電位よりも高く、電界が副画素電極側から対向電極側に向いていることを示す。一方、「-」は、第1副画素電極および第2副画素電極の電位が対向電極の電位よりも低く、電界が対向電極側から副画素電極側に向いていることを示す。以下の説明において、「+」を第1極性、「-」を第2極性とも称し、「+」および「-」を総称して極性とも称する。また、「+」となる期間を第1極性期間と、「-」となる期間を第2極性期間とも称する。 30 40

【0047】

特許文献1の液晶表示装置では、図4(a)に示すように、期間1、3および5は第1極性期間であり、期間2、4および6は第2極性期間であり、極性は垂直走査期間毎に反転する。また、図4(a)に示すように、特許文献1の液晶表示装置では、すべての期間1～6において第1副画素の輝度は第2副画素の輝度よりも高い。

【0048】

図4(b)および図4(c)に、特許文献1の液晶表示装置において、第1、第2副画素の液晶層に印加される各垂直走査期間の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ をそれぞれ太線で示す。第1、第2副画素の液晶層に印加される実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は、第1、第2副画素電極の電圧と対向電極の電圧 V_c との差の実効値であり、ここでは対向 50

電極の電圧 V_c が一定であるように示している。なお、図 4 (b) および図 4 (c) には特に示していないが、特許文献 1 に開示されているように、補助容量配線の電圧を変化させることにより、第 1、第 2 副画素の液晶層に印加される電圧を同一垂直走査期間内で変化させてもよい。

【0049】

期間 1 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高く、また、第 1 副画素の液晶層に印加される実効電圧の絶対値は、第 2 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図 4 (a) に示すように、期間 1 は、第 1 極性期間であり、第 1 副画素は第 2 副画素よりも明るい。期間 1 から期間 2 に移行するとき、第 1 副画素および第 2 副画素の液晶層に印加される実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は変化する。期間 2 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも低い。また、第 1 副画素の液晶層に印加される実効電圧の絶対値は第 2 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図 4 (a) に示すように、期間 2 は、第 2 極性期間であり、第 1 副画素は第 2 副画素よりも明るい。

10

【0050】

期間 3 以降、第 1、第 2 副画素の明暗および極性は、期間 1 および期間 2 における第 1、第 2 副画素の明暗および極性の繰り返しとなる。特許文献 1 の液晶表示装置では、図 4 (a) に示したように、第 1 副画素の輝度は第 2 副画素の輝度よりも常に高くなって副画素の明暗が視認され、表示がざらついて見える。

20

【0051】

次いで、図 5 を参照して、特許文献 2 の液晶表示装置における副画素の明暗および電界の向きの変化、ならびに、第 1 および第 2 副画素の液晶層に印加される実効電圧の変化を説明する。

【0052】

図 5 (a) に示すように、特許文献 2 の液晶表示装置でも、期間 1、3 および 5 は第 1 極性期間であり、期間 2、4 および 6 は第 2 極性期間であり、極性は垂直走査期間毎に反転する。また、特許文献 2 の液晶表示装置では、期間 1、3 および 5 において第 1 副画素の輝度は第 2 副画素の輝度よりも高く、期間 2、4 および 6 において第 2 副画素の輝度は第 1 副画素の輝度よりも高い。

30

【0053】

図 5 (b) および図 5 (c) に、第 1、第 2 副画素の液晶層に印加される各垂直走査期間の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ をそれぞれ太線で示す。なお、図 5 (b) および図 5 (c) には特に示していないが、特許文献 1 に開示されているように、補助容量配線の電圧を変化させることにより、第 1、第 2 副画素の液晶層に印加される電圧を同一垂直走査期間内で変化させてもよい。

【0054】

期間 1 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高い。また、第 1 副画素の液晶層に印加される実効電圧の絶対値は第 2 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図 5 (a) に示すように、期間 1 は第 1 極性期間であり、第 1 副画素は第 2 副画素よりも明るい。期間 1 から期間 2 に移行するとき、第 1、第 2 副画素の液晶層の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は変化する。期間 2 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも低い。また、第 2 副画素の液晶層に印加される実効電圧の絶対値は第 1 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図 5 (a) に示すように、期間 2 は第 2 極性期間であり、また、第 2 副画素は第 1 副画素よりも明るい。

40

【0055】

期間 3 以降、第 1、第 2 副画素の明暗および極性は、期間 1 および期間 2 における第 1、第 2 副画素の明暗および極性の繰り返しとなる。特許文献 2 の液晶表示装置では、極性

50

を垂直走査期間毎に反転するとともに副画素の明暗を垂直走査期間毎に反転しているので、特許文献 1 の液晶表示装置とは異なり、第 1 副画素および第 2 副画素がそれぞれ他方よりも明るい期間があり、結果として、表示のざらつきを抑制することができる。しかしながら、特許文献 2 の液晶表示装置では、第 1 副画素が第 2 副画素よりも明るい期間は常に第 1 極性期間であり、また、第 2 副画素が第 1 副画素よりも明るい期間は常に第 2 極性期間であるため、図 5 (b) および図 5 (c) から理解されるように、複数の垂直走査期間（例えば、期間 1～4）にわたった第 1 副画素の液晶層の実効電圧 $V_{Lsp a}$ の平均は対向電極の電圧 V_c よりも高く、また、複数の垂直走査期間（例えば、期間 1～4）にわたった第 2 副画素の液晶層の実効電圧 $V_{Lsp b}$ の平均は対向電極の電圧 V_c よりも低い。したがって、特許文献 2 の液晶表示装置では、副画素ごとに直流成分（DC レベル）の偏りが残存しており、この偏りにより、焼きつき等の信頼性上の問題が発生する。 10

【0056】

次いで、図 6 を参照して、本実施形態の液晶表示装置 100 における副画素の明暗および電界の向きの変化、ならびに、第 1 および第 2 副画素の液晶層に印加される実効電圧の変化を説明する。

【0057】

図 6 (a) に示すように、本実施形態の液晶表示装置 100 において、期間 1、2、5 および 6 は第 1 極性期間であり、期間 3、4 は第 2 極性期間である。なお、上述したように、第 1 極性期間は第 1、第 2 副画素電極の電圧が対向電極の電圧よりも高い期間であり、第 2 極性期間は第 1、第 2 副画素電極の電圧が対向電極の電圧よりも低い期間である。 20
ここで、連続する 4 つの垂直走査期間をみると、4 つの垂直走査期間のうち、2 つは第 1 極性期間であり、残りの 2 つは第 2 極性期間である。例えば、図 6 (a) における期間 1～4 では、期間 1 および期間 2 は第 1 極性期間であり、期間 3 および期間 4 は第 2 極性期間である。

【0058】

図 6 (b) および図 6 (c) に、第 1、第 2 副画素の液晶層に印加される各垂直走査期間の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ をそれぞれ太線で示す。なお、本実施形態においても、特許文献 1 および特許文献 2 に開示されているのと同様に、補助容量配線の電圧を変化させることにより、第 1、第 2 副画素の液晶層に印加される電圧を同一垂直走査期間内で変化させてもよい。また、図 6 (b) および図 6 (c) では、対向電極の電圧 V_c を基準にしているため、対向電極の電圧 V_c が時間によらず一定であるように示しているが、対向電極の電圧 V_c は時間に応じて変化してもよい。 30

【0059】

期間 1 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高い。また、第 1 副画素の液晶層に印加される実効電圧の絶対値は第 2 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図 6 (a) に示すように、期間 1 は第 1 極性期間であり、第 1 副画素は第 2 副画素よりも明るい。

【0060】

期間 1 から期間 2 に移行するとき、第 1、第 2 副画素の液晶層の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は変化する。期間 2 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高い。また、第 2 副画素の液晶層に印加される実効電圧の絶対値は、第 1 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図 6 (a) に示すように、期間 2 は第 1 極性期間であり、また、第 2 副画素は第 1 副画素よりも明るい。 40

【0061】

期間 3 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも低い。また、第 1 副画素の液晶層に印加される実効電圧の絶対値は、第 2 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図 6 (a) に示すように、期間 3 は第 2 極性期間であり、第 1 副画素は第 2 副画 50

素よりも明るい。

【0062】

期間4において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも低い。また、第2副画素の液晶層に印加される実効電圧の絶対値は、第1副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図6(a)に示すように、期間4は第2極性期間であり、第2副画素は第1副画素よりも明るい。以下、期間5以降、第1、第2副画素の明暗および極性は、期間1~4における第1、第2副画素の明暗および極性の繰り返しとなる。

【0063】

以上のように、本実施形態の液晶表示装置100において、連続する4つの垂直走査期間のうち2つの垂直走査期間は第1極性期間である。このうち、一方は $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす垂直走査期間であり（例えば、期間1）、他方は $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす垂直走査期間である（例えば、期間2）。また、連続する4つの垂直走査期間のうち残りの2つは第2極性期間である。このうち、一方は $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす垂直走査期間であり（例えば、期間3）、他方は $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす垂直走査期間である（例えば、期間4）。図6(a)から理解されるように、本実施形態の液晶表示装置100では、副画素の明暗を垂直走査期間毎に反転するとともに、極性を2垂直走査期間毎に反転しており、第1副画素の（明るさ、極性）は、（明、+）、（暗、+）、（明、-）、（暗、-）と順番に変化し、また、第2副画素の（明暗、極性）は、（暗、+）、（明、+）、（暗、-）、（明、-）の順番に変化する。ここで、「明」は他方の副画素よりも明るいことを示し、「暗」は他方の副画素よりも暗いことを示している。副画素の実効電圧がこのように変化することにより、第1極性期間および第2極性期間のそれぞれにおいて第1副画素の液晶層に印加される実効電圧の平均値と第2副画素の液晶層に印加される実効電圧の平均値との差が実質的にゼロになる。

【0064】

本実施形態の液晶表示装置100では、特許文献1の液晶表示装置とは異なり、副画素の明暗が垂直走査期間毎に反転するので、表示のざらつきを抑制することができる。また、本実施形態の液晶表示装置100では、特許文献2の液晶表示装置とは異なり、第1極性期間および第2極性期間のいずれも ($|V_{Lsp a}| > |V_{Lsp b}|$) を満たす期間と、($|V_{Lsp a}| < |V_{Lsp b}|$) を満たす期間とを有するので、図6(b)および図6(c)から理解されるように、複数の垂直走査期間（例えば、期間1~4）にわたった実効電圧 $V_{Lsp a}$ の平均および実効電圧 $V_{Lsp b}$ の平均をとともにゼロにすることができる。また、たとえ、実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ の平均がゼロにならなくても、実効電圧 $V_{Lsp a}$ の平均と実効電圧 $V_{Lsp b}$ の平均がほぼ等しいので、対向電圧を調整することにより、実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ の平均をとともにゼロに調整することができる。このように実効電圧の平均がゼロにすることにより、焼きつき等の信頼性上の問題の発生を抑制することができる。なお、上記の関係を満足するように異なる電圧を第1、第2副画素の液晶層に印加する構成には種々の構成があり得る。

【0065】

また、本実施形態は、負の誘電異方性を有するネマチック液晶材料を含む垂直配向型液晶層を利用する液晶表示装置に適用することが好ましい。特に、それぞれの副画素に含まれる液晶層が、電圧印加時に液晶分子の傾斜する方位角方向が互いに約 90° 異なる4つのドメインを含むことが好ましい（MVAモード）。あるいは、それぞれの副画素に含まれる液晶層が、少なくとも電圧印加時に軸対称配向をとる液晶層であってもよい（ASMモード）。

【0066】

以下では、本実施形態によるMVAモードの液晶表示装置100をさらに詳細に説明する。

【0067】

10

20

30

40

50

図1に示すように、液晶表示装置100は、液晶パネル100Aと、液晶パネル100Aの両側に設けられた位相差補償素子（典型的には位相差補償板）20aおよび20bと、これらを挟むように配置された偏光板30aおよび30bと、バックライト40とを有する。偏光板30aおよび30bの透過軸（「偏光軸」ともいう。）は、互いに直交するように配置（クロスニコル配置）されており、液晶パネル100Aの液晶層13（図3（b）参照）に電圧が印加されていない状態（垂直配向状態）において黒表示を行う。したがって、液晶表示装置100はノーマリブラックモードの液晶表示装置である。位相差補償素子20aおよび20bは液晶表示装置の視野角特性を良好にするために設けられており、公知の技術を用いて最適に設計される。具体的には、黒表示状態において、全ての方位角方向における斜め観測時と正面観測時との輝度（黒輝度）の差が最小となるように最適化される。 10

【0068】

図3（a）に示すように、第1副画素電極18aと第2副画素電極18bとの間には走査線12が配置されている。なお、当然のことではあるが、基板11a上には、第1、第2副画素電極18aおよび18bそれぞれに所定のタイミングで所定の電圧を印加するために、走査線12、信号線およびTFT（図3には不図示）、さらにはこれらを駆動するための回路等が形成されている。また、他方の基板11bには、必要に応じて、カラーフィルタ等が設けられる。

【0069】

次いで、図3（a）および図3（b）を参照しながら、MVAモードの液晶表示装置100における1つの画素の構造を説明する。MVAモードの液晶表示装置の基本的な構成および動作については、例えば、特開平11-242225号公報に開示されている。 20

【0070】

図3（b）に示すように、ガラス基板11a上に形成された副画素電極18aにはスリット18sが設けられており、この副画素電極18aと対向電極17とにより、液晶層13に斜め電界が生成される。また、対向電極17が設けられているガラス基板11bの表面には、液晶層13側に突き出たリブ19が設けられている。液晶層13は、負の誘電異方性を有するネマチック液晶材料で構成されており、対向電極17、リブ19および副画素電極18aおよび18bを覆うように形成されている垂直配向膜（不図示）によって、電圧無印加時に略垂直配向状態をとる。リブ19の表面（傾斜した側面）および上記斜め電界によって、垂直配向した液晶分子を所定の方向に安定に倒すことができる。 30

【0071】

図3（b）に示すように、リブ19はリブの中心に向かって山型に傾斜しており、液晶分子はその傾斜面に対して略垂直に配向している。従って、リブ19によって液晶分子のチルト角度（基板表面と液晶分子の長軸の成す角度）の分布が発生する。また、スリット18sは液晶層に印加される電界の方向を規則的に変化させている。その結果、このリブ19、スリット18sの作用によって電界印加時の液晶分子の配向方向は、図3（a）に示した矢印の方向、すなわち、右上、左上、左下、右下の4方向に配向するため上下左右対称な特性を有する良好な視野角特性を得ることができる。なお、液晶パネル100Aの矩形の表示面は、典型的には、長手方向を左右方向に配置され、偏光板30aの透過軸は長手方向に平行に設定される。一方、画素10は、画素10の長手方向が液晶パネル100Aの長手方向に直交する方向に配置される。 40

【0072】

図3（a）に示すように、第1副画素10aおよび第2副画素10bの面積を同じにし、それぞれの副画素において、第1方向に延びる第1リブと、第1方向と略直交する第2方向に延びる第2リブとを含み、第1リブと第2リブは、それぞれの副画素内において、走査線12に平行な中心線に対して対称に配置されており、かつ、一方の副画素内のリブの配置と他方の副画素内のリブの配置とが、走査線12に直交する中心線に対して対称である配置とすることが好ましい。このような配置にすることによって、それぞれの副画素内で液晶分子が右上、左上、左下、右下の4方向に配向し、かつ、第1副画素および第2 50

副画素を含む画素全体について、それぞれの液晶ドメインの面積が実質的に同じなので、上下左右対称な特性を有する良好な視野角特性を得ることができる。この効果は、画素の面積が小さいときに顕著である。さらに、それぞれの副画素における走査線に平行な中心線の間隔が走査線の配列ピッチの約2分の1と等しい構成を採用することが好ましい。

【0073】

次に、図7～図9を参照して、本実施形態の液晶表示装置100における1つの画素10の具体的な構造、および、この画素10に含まれる2つの副画素10a、10bの液晶層に異なる電圧を印加することを説明する。

【0074】

図7に示すように、画素10は、2つの副画素10aおよび10bを有しており、副画素10a、10bの副画素電極18a、18bには、それぞれTFT16a、TFT16b、および補助容量(CS)22a、22bが接続されている。TFT16aおよびTFT16bのゲート電極は走査線12に接続され、ソース電極は共通の(同一の)信号線14に接続されている。補助容量22a、22bは、それぞれ補助容量配線(CSバス・ライン)24aおよび補助容量配線24bに接続されている。補助容量22aおよび22bは、それぞれ副画素電極18aおよび18bに電氣的に接続された補助容量電極と、補助容量配線24aおよび24bに電氣的に接続された補助容量対向電極と、これらの間に設けられた絶縁層(不図示)によって形成されている。補助容量22aおよび22bの補助容量対向電極は互いに独立しており、それぞれ補助容量配線24aおよび24bから互いに異なる補助容量対向電圧が供給され得る。

【0075】

図8に、液晶表示装置100における1つの画素10の等価回路を示す。この等価回路において、それぞれの副画素10aおよび10bの液晶層を液晶層13aおよび13bとして表している。また、副画素電極18aおよび18bと、液晶層13aおよび13bと、対向電極17(副画素10aおよび10bに対して共通)によって形成される液晶容量をC1ca、C1cbとして表している。液晶容量C1caおよびC1cbの静電容量値はCLC(V)であり、CLC(V)の値は、副画素10a、10bの液晶層に印加される実効電圧(V)に依存する。また、各副画素10aおよび10bの液晶容量にそれぞれ独立に接続されている補助容量22a、22bをCcsa、Ccsbと表しており、この静電容量値を同一の値CCSとする。

【0076】

第1副画素10aにおいて、液晶容量C1caおよび補助容量Ccsaのそれぞれの一方の電極は副画素10aのスイッチング素子として機能するTFT16aのドレイン電極に接続されており、液晶容量C1caの他方の電極は対向電極17に接続され、補助容量Ccsaの他方の電極は補助容量配線24aに接続されている。また、第2副画素10bにおいて、液晶容量C1cbおよび補助容量Ccsbのそれぞれの一方の電極は副画素10bのスイッチング素子として機能するTFT16bのドレイン電極に接続されており、液晶容量C1cbの他方の電極は対向電極17に接続され、補助容量Ccsbの他方の電極は補助容量配線24bに接続されている。TFT16aおよびTFT16bのゲート電極はいずれも走査線12に接続されており、ソース電極はいずれも信号線14に接続されている。

【0077】

図9に、本実施形態の液晶表示装置100を駆動するための各電圧のある垂直走査期間内における変化を模式的に示す。図9において、Vsは信号線14の電圧を示し、Vcsaは補助容量配線24aの電圧を示し、Vcsbは補助容量配線24bの電圧を示し、Vgは走査線12の電圧を示し、V1caは第1副画素電極18aの電圧を示し、V1cbは第2副画素電極18bの電圧を示している。また、図中の破線は、対向電極17の電圧COMMON(Vc)を示している。補助容量配線24aの電圧Vcsaは、Vc-VadからVc+Vadの範囲で周期的に変化し、また、補助容量配線24bの電圧VcsbもVc-VadからVc+Vadの範囲で周期的に変化する。補助容量配線24bの電圧

V_{csb} は、補助容量配線24aの電圧 V_{csa} と180度位相が異なる波形になっている。

【0078】

以下、図9を参照しながら、図8に示した等価回路の動作を説明する。

【0079】

時刻T1のとき走査線12の電圧 V_g が V_{gL} から V_{gH} に変化することにより、TFT16aとTFT16bが同時に導通状態（オン状態）となり、副画素10a、10bの副画素電極18a、18bに信号線14の電圧 V_s が伝達され、副画素10a、10bの液晶容量 $C_{lc a}$ 、 $C_{lc b}$ に充電が行われる。同様にそれぞれの副画素の補助容量 $C_{cs a}$ 、 $C_{cs b}$ にも信号線14から充電が行われる。

10

【0080】

次に、時刻T2のとき走査線12の電圧 V_g が V_{gH} から V_{gL} に変化することにより、TFT16aとTFT16bが同時に非導通状態（オフ状態）となり、副画素10a、10bの液晶容量 $C_{lc a}$ 、 $C_{lc b}$ 、補助容量 $C_{cs a}$ 、 $C_{cs b}$ はいずれも、信号線14と電気的に絶縁される。なお、この直後TFT16a、TFT16bの有する寄生容量等の影響による引き込み現象のために、第1、第2副画素電極18a、18bの電圧 $V_{lc a}$ 、 $V_{lc b}$ は概ね同一の電圧 V_d だけ低下し、

$$V_{lc a} = V_s - V_d$$

$$V_{lc b} = V_s - V_d$$

となる。このとき、それぞれの補助容量配線の電圧 $V_{cs a}$ 、 $V_{cs b}$ は

20

$$V_{cs a} = V_c - V_{ad}$$

$$V_{cs b} = V_c + V_{ad}$$

である。

【0081】

時刻T3において、補助容量 $C_{cs a}$ に接続された補助容量配線24aの電圧 $V_{cs a}$ は $V_c - V_{ad}$ から $V_c + V_{ad}$ に $2 \times V_{ad}$ 分だけ増加し、補助容量 $C_{cs b}$ に接続された補助容量配線24bの電圧 $V_{cs b}$ は $V_c + V_{ad}$ から $V_c - V_{ad}$ に $2 \times V_{ad}$ 分だけ減少する。補助容量配線24aおよび24bの電圧変化に伴い、第1、第2副画素電極の電圧 $V_{lc a}$ 、 $V_{lc b}$ は、それぞれ、

30

$$V_{lc a} = V_s - V_d + 2 \times K \times V_{ad}$$

$$V_{lc b} = V_s - V_d - 2 \times K \times V_{ad}$$

へ変化する。但し、 $K = CCS / (CLC(V) + CCS)$ である。

【0082】

時刻T4では、補助容量配線24aの電圧 $V_{cs a}$ が $V_c + V_{ad}$ から $V_c - V_{ad}$ へ、補助容量配線24bの電圧 $V_{cs b}$ が $V_c - V_{ad}$ から $V_c + V_{ad}$ へ、 $2 \times V_{ad}$ 分だけ変化し、これにより、第1、第2副画素電極の電圧 $V_{lc a}$ 、 $V_{lc b}$ は、

$$V_{lc a} = V_s - V_d + 2 \times K \times V_{ad}$$

$$V_{lc b} = V_s - V_d - 2 \times K \times V_{ad}$$

から、

$$V_{lc a} = V_s - V_d$$

$$V_{lc b} = V_s - V_d$$

40

へ変化する。

【0083】

時刻T5では、補助容量配線24aの電圧 $V_{cs a}$ が $V_c - V_{ad}$ から $V_c + V_{ad}$ へ、補助容量配線24bの電圧 $V_{cs b}$ が $V_c + V_{ad}$ から $V_c - V_{ad}$ へ、 $2 \times V_{ad}$ 分だけ変化し、第1、第2副画素電極の電圧 $V_{lc a}$ 、 $V_{lc b}$ もまた、

$$V_{lc a} = V_s - V_d$$

$$V_{lc b} = V_s - V_d$$

から、

$$V_{lc a} = V_s - V_d + 2 \times K \times V_{ad}$$

50

$V_{lcb} = V_s - V_d - 2 \times K \times V_{ad}$
へ変化する。

【0084】

V_{csa} 、 V_{csb} 、 V_{lca} 、 V_{lcb} は、水平走査時間1Hの整数倍の間隔毎に上記T4、T5における変化を交互に繰り返す。上記T4、T5の繰り返し間隔を1Hの1倍とするか、2倍とするか、3倍とするかあるいはそれ以上とするかは液晶表示装置の駆動方法（極性反転方法等）や表示状態（ちらつき、表示のざらつき感等）を鑑みて適宜設定すればよい。この繰り返しは次に画素10が書き換えられるとき、すなわちT1に等価な時間になるまで継続される。従って、第1、第2副画素電極の電圧 V_{lca} 、 V_{lcb} の平均電圧は、それぞれ、

10

$$V_{lca} = V_s - V_d + K \times V_{ad}$$

$$V_{lcb} = V_s - V_d - K \times V_{ad}$$

となる。

【0085】

よって、副画素10a、10bの液晶層13a、13bに印加される実効電圧 V_1 （= V_{Lspa} ）、 V_2 （= V_{Lspb} ）は、それぞれ、第1副画素電極18aの電圧と対向電極17の電圧との差、第2副画素電極18bの電圧と対向電極17の電圧との差であり、すなわち、

$$V_1 = V_{Lspa} = V_{lca} - V_{com}$$

$$V_2 = V_{Lspb} = V_{lcb} - V_{com}$$

20

すなわち、

$$V_1 = V_s - V_d + K \times V_{ad} - V_c$$

$$V_2 = V_s - V_d - K \times V_{ad} - V_c$$

となる。従って、副画素10aおよび10bのそれぞれの液晶層13aおよび13bに印加される実効電圧の差 ΔV （= $V_1 - V_2$ ）は、 $\Delta V = 2 \times K \times V_{ad}$ （但し、 $K = C C S / (C L C (V) + C C S)$ ）となり、液晶層13aおよび13bに互いに異なる電圧を印加することができる。

【0086】

図10に、本実施形態の液晶表示装置100における V_1 と V_2 との関係を模式的に示す。図10から理解されるように、本実施形態の液晶表示装置100では、 V_1 の値が小さいほど ΔV の値が大きい。なお、 ΔV の値が V_1 あるいは V_2 に依存して変化するのは、液晶容量の静電容量値 $C L C (V)$ が電圧に依存して変化するためである。

30

【0087】

図11(a)に、本実施形態の液晶表示装置100における右60度視角での γ 特性を示しており、図11(b)に、本実施形態の液晶表示装置100における右上60度視角での γ 特性を示している。図11(a)および図11(b)には、また、比較のために副画素10a、10bに同一の電圧を印加した場合の γ 特性も示している。図11(a)および図11(b)から理解されるように、本実施形態の液晶表示装置100の階調特性は、2つの副画素電極の電圧を等しくした場合と比べて、縦軸の値＝横軸の値である正面方向の階調特性（ $\gamma = 2.2$ ）により近くなり、 γ 特性が改善されている。以上のように、1つの垂直走査期間内において、各電圧を図9に示したように変化させることにより、異なる副画素の液晶層に異なる実効電圧を印加することができ、それにより、斜め方向から観測した際の γ 特性を改善することができる。

40

【0088】

以下、図12を参照して、図7および図8を参照して説明した1つの画素10に印加する電圧の複数の垂直走査期間にわたる変化を説明する。

【0089】

図12において、 V_g は走査線12の電圧を示し、 V_{csa} は第1補助容量配線24aの電圧を示し、 V_{csb} は第2補助容量配線24bの電圧を示し、 V_{Lspa} は第1副画素10aの液晶層13aに印加される実効電圧を示し、 V_{Lspb} は第2副画素10bの

50

液晶層 13b に印加される実効電圧を示している。上述したように、垂直走査期間は、ある走査線が選択され、次にその走査線が選択されるまでの期間であり、図 12 においてその期間を $V-T_{total}$ で示している。なお、図 12 には、図 9 を参照して説明した引き込み現象によって生じる電圧 V_d の変化を示していない。

【0090】

また、第 1、第 2 補助容量配線の電圧 V_{csa} 、 V_{csb} は、表示期間 AH と調整期間 BH とを有している。第 1、第 2 補助容量配線の電圧 V_{csa} 、 V_{csb} は、表示期間 AH においてある期間（ここでは、20H）を 1 周期として周期的に変化し、調整期間 BH において表示期間 AH の期間とは異なる期間（ここでは、36H または 26H）で 1 周期変化する。表示期間 AH と調整期間 BH との和は、垂直走査期間（ $V-T_{total}$ ）に等しい。また、ここでは、表示期間 AH は、あるフレームに対応する垂直走査期間が開始した後、第 1、第 2 補助容量配線の電圧 V_{csa} 、 V_{csb} が変化したときに開始し、調整期間 BH は、そのフレームに対応する垂直走査期間が終了した後、第 1、第 2 補助容量配線の電圧 V_{csa} 、 V_{csb} が変化したときに終了する。本実施形態において、フレーム周波数は、例えば、60Hz である。

10

【0091】

図 12 には、4 つの垂直走査期間における電圧の変化を示している。以下の説明において、4 つの垂直走査期間をそれぞれ第 1～第 4 垂直走査期間と称し、各垂直走査期間に対応する表示期間 AH、調整期間 BH を、それぞれ、第 1～第 4 表示期間 AH、第 1～第 4 調整期間 BH と称する。また、ここでも、補助容量配線 24a の電圧 V_{csa} がより高い電圧（ V_{cH} ）に変化すると、補助容量配線 24b の電圧 V_{csb} はより低い電圧（ V_{cL} ）に変化し、反対に、 V_{csa} がより低い電圧（ V_{cL} ）に変化すると、 V_{csb} はより高い電圧（ V_{cH} ）に変化する。なお、 V_{cH} と V_{cL} との差は図 9 を参照して説明した $2 \times V_{ad}$ に対応している。

20

【0092】

第 1 補助容量配線 24a の電圧 V_{csa} が V_{cL} であり、第 2 補助容量配線 24b の電圧 V_{csb} が V_{cH} である時刻において、走査線 12 の電圧 V_g は V_{gL} から V_{gH} に変化する。走査線 12 の電圧 V_g が V_{gH} に変化したことに伴い、第 1 垂直走査期間が開始するとともに、第 1、第 2 副画素電極 18a、18b への充電が行われる。走査線 12 の電圧 V_g が V_{gH} である間、信号線 14 の電圧 V_s は対向電極 17 の電圧 V_c よりも高いため、充電の結果、第 1 副画素電極 18a および第 2 副画素電極 18b の電圧は対向電極 17 の電圧 V_c よりも高くなる。その後、走査線 12 の電圧 V_g が V_{gH} から再び V_{gL} に戻ると、第 1、第 2 副画素電極 18a、18b への充電は終了する。

30

【0093】

その後、第 1 補助容量配線 24a の電圧 V_{csa} が V_{cH} に増加し、第 2 補助容量配線 24b の電圧 V_{csb} が V_{cL} に減少する。ここでは、第 1 補助容量配線 24a の電圧 V_{csa} が増加、および、第 2 補助容量配線 24b の電圧 V_{csb} が減少するときに第 1 表示期間 AH の開始である。第 1 表示期間 AH において、第 1、第 2 補助容量配線 24a、24b の電圧 V_{csa} 、 V_{csb} は 10H ごとに増加または減少して 20H を 1 周期として周期的に変化する。第 1 表示期間 AH が終了すると、第 1 調整期間 BH が開始する。第 1 調整期間 BH において、第 1、第 2 補助容量配線 24a、24b の電圧 V_{csa} 、 V_{csb} は 18H で増加または減少する。第 1、第 2 補助容量配線 24a、24b の電圧 V_{csa} 、 V_{csb} の変化に応じて第 1、第 2 副画素電極 18a、18b の電圧が変化するため、第 1 垂直走査期間において第 1 副画素 10a の液晶層 13a に印加される実効電圧の絶対値は第 2 副画素 10b の液晶層 13b に印加される実効電圧の絶対値よりも大きくなり、第 1 副画素 10a は第 2 副画素 10b よりも明るくなる。

40

【0094】

第 1 調整期間 BH において第 1 補助容量配線 24a の電圧 V_{csa} が V_{cH} であり、第 2 補助容量配線 24b の電圧 V_{csb} が V_{cL} である時刻に、走査線 12 の電圧 V_g は、 V_{gL} から V_{gH} に変化する。走査線 12 の電圧 V_g が V_{gH} に変化したことに伴い、第

50

1 垂直走査期間が終了して第2垂直走査期間が開始するとともに、第1、第2副画素電極18a、18bへの充電が行われる。走査線12の電圧 V_g が V_{gH} である間、信号線14の電圧 V_s が対向電極17の電圧 V_c よりも高いため、充電の結果、第1副画素電極18aおよび第2副画素電極18bの電圧は対向電極17の電圧 V_c よりも高くなる。その後、走査線12の電圧 V_g が V_{gH} から再び V_{gL} に戻ると、第1、第2副画素電極18a、18bへの充電は終了する。

【0095】

その後、第1補助容量配線24aの電圧 V_{csa} が V_{cL} に減少し、第2補助容量配線24bの電圧 V_{csb} が V_{cH} に増加する。第1補助容量配線24aの電圧 V_{csa} が減少、および、第2補助容量配線24bの電圧 V_{csb} が増加するとき、第1調整期間が終了し、第2表示期間AHが開始する。第2表示期間AHにおいても、第1、第2補助容量配線24a、24bの電圧 V_{csa} 、 V_{csb} は10Hごとに増加または減少して20Hを1周期として周期的に変化し、第2調整期間BHでは、第1、第2補助容量配線24a、24bの電圧 V_{csa} 、 V_{csb} は13Hで増加または減少する。第1、第2補助容量配線24a、24bの電圧 V_{csa} 、 V_{csb} の変化に応じて第1、第2副画素電極18a、18bの電圧が変化するため、第2垂直走査期間において第2副画素10bの液晶層13bに印加される実効電圧の絶対値は第1副画素10aの液晶層13aに印加される実効電圧の絶対値よりも大きくなり、第2副画素10bは第1副画素10aよりも明るくなる。

【0096】

次いで、第2調整期間BHにおいて第1補助容量配線24aの電圧 V_{csa} が V_{cH} であり、第2補助容量配線24bの電圧 V_{csb} が V_{cL} である時刻に、走査線12の電圧 V_g は、 V_{gL} から V_{gH} に変化する。走査線12の電圧 V_g が V_{gH} に変化したことに伴い、第2垂直走査期間が終了して第3垂直走査期間が開始するとともに、第1、第2副画素電極18a、18bへの充電が行われる。走査線12の電圧 V_g が V_{gH} である間、信号線14の電圧 V_s が対向電極17の電圧 V_c よりも低いため、充電の結果、第1副画素電極18aおよび第2副画素電極18bの電圧は対向電極17の電圧 V_c よりも低くなる。その後、走査線12の電圧 V_g が V_{gH} から再び V_{gL} に戻ると、第1、第2副画素電極18a、18bへの充電は終了する。

【0097】

その後、第1補助容量配線24aの電圧 V_{csa} が V_{cL} に減少し、第2補助容量配線24bの電圧 V_{csb} が V_{cH} に増加する。第1補助容量配線24aの電圧 V_{csa} が減少、および、第2補助容量配線24bの電圧 V_{csb} が増加するとき、第2調整期間BHが終了し、第3表示期間AHが開始する。第3表示期間AHにおいて、第1、第2補助容量配線24a、24bの電圧 V_{csa} 、 V_{csb} は10Hごとに増加または減少して20Hを1周期として周期的に変化し、第3調整期間BHでは、第1、第2補助容量配線24a、24bの電圧 V_{csa} 、 V_{csb} は18Hで増加または減少する。第1、第2補助容量配線24a、24bの電圧 V_{csa} 、 V_{csb} の変化に応じて第1、第2副画素電極18a、18bの電圧が変化するため、第3垂直走査期間において第1副画素10aの液晶層13aに印加される実効電圧の絶対値は第2副画素10bの液晶層13bに印加される実効電圧の絶対値よりも大きくなり、第1副画素10aは第2副画素10bよりも明るくなる。

【0098】

次いで、第3調整期間BHにおいて第1補助容量配線24aの電圧 V_{csa} が V_{cL} であり、第2補助容量配線24bの電圧 V_{csb} が V_{cH} である時刻に、走査線12の電圧 V_g は、 V_{gL} から V_{gH} に変化する。走査線12の電圧 V_g が V_{gH} に変化したことに伴い、第3垂直走査期間が終了して第4垂直走査期間が開始するとともに、第1、第2副画素電極18a、18bへの充電が行われる。走査線12の電圧 V_g が V_{gH} である間、信号線14の電圧 V_s が対向電極17の電圧 V_c よりも低いため、充電の結果、第1副画素電極18aおよび第2副画素電極18bの電圧は対向電極17の電圧 V_c よりも低くな

る。その後、走査線 12 の電圧 V_g が V_{gH} から再び V_{gL} に戻ると、第 1、第 2 副画素電極 18a、18b への充電は終了する。

【0099】

その後、第 1 補助容量配線 24a の電圧 V_{csa} が V_{cH} に増加し、第 2 補助容量配線 24b の電圧 V_{csb} が V_{cL} に減少する。第 1 補助容量配線 24a の電圧 V_{csa} が増加、および、第 2 補助容量配線 24b の電圧 V_{csb} が減少するとき、第 3 調整期間 BH が終了し、第 4 表示期間 AH が開始する。第 4 表示期間 AH において、第 1、第 2 補助容量配線 24a、24b の電圧 V_{csa} 、 V_{csb} は 10H ごとに増加または減少して 20H を 1 周期として周期的に変化し、第 4 調整期間 BH では、第 1、第 2 補助容量配線 24a、24b の電圧 V_{csa} 、 V_{csb} は 13H で増加または減少する。第 1、第 2 補助容量配線 24a、24b の電圧 V_{csa} 、 V_{csb} の変化に応じて第 1、第 2 副画素電極 18a、18b の電圧が変化するため、第 4 垂直走査期間において第 2 副画素 10b の液晶層 13b に印加される実効電圧の絶対値は第 1 副画素 10a の液晶層 13a に印加される実効電圧の絶対値よりも大きくなり、第 2 副画素 10b は第 1 副画素 10a よりも明るくなる。第 5 垂直走査期間以降、各電圧は、図 12 に示した第 1～第 4 垂直走査期間と同様に 10 変化する。

【0100】

以上のように、第 1 副画素の（明暗、極性）は、（明、+）、（暗、+）、（明、-）、（暗、-）と順番に変化し、また、第 2 副画素の（明暗、極性）は、（暗、+）、（明、+）、（暗、-）、（明、-）の順番に変化し、第 1 および第 2 副画素の明暗および極性は、図 6（a）に示したように変化する。このようにして、第 1、第 2 補助容量配線の電圧 V_{csa} 、 V_{csb} を変化させることにより、 γ 特性の視野角依存性を向上させた液晶表示装置において表示品位の低下を抑制することができる。 20

【0101】

なお、ここまで説明してきたように、本実施形態の液晶表示装置では、画素電極と対向電極との電位の大小関係が一定時間毎に反転し、液晶層に印加される電界の向きが一定時間毎に反転するように設定している。この場合、対向電極と画素電極とを異なる基板に設けた典型的な液晶表示装置では、液晶層に印加される電界の向きは光源側から観測者側、観測者側から光源側へと反転する。以上のように、電圧が交流電圧となるように設定することは「交流駆動法」と呼ばれる。本実施形態の液晶表示装置では、液晶層に印加される電界の向きの反転の周期は、2 フレーム期間（例えば 33.333ms）の 2 倍（例えば 66.667ms）である。すなわち、本実施形態の液晶表示装置では表示する 2 枚のフレーム画像毎に液晶層に印加される電界の向きが反転することになる。従って、静止画を表示する場合、各々の電界の向きで電界強度（印加電圧）を正確に一致してなければ、すなわち、電界の向きが変わるたび毎に電界強度が変化してしまうと、電界強度の変化に伴って画素の輝度に変化してしまい、表示がちらつくといった問題が発生する。 30

【0102】

このちらつきを防止するためには、各々の電界の向きの電界強度（印加電圧）を正確に一致させる必要がある。しかしながら、工業的に生産される液晶表示装置においては、各々の電界の向きについて電界強度を正確に一致させることは困難であるため、表示領域内に互いに異なる電界の向きを有する画素を隣接して配置して、画素の輝度を空間的に平均化する効果を利用することにより、ちらつきを低減している。この方法は、一般的には、「ドット反転」あるいは「ライン反転」と呼ばれている。なお、これらの「反転駆動」には、反転する画素周期が 1 画素単位での市松模様状の反転（1 行毎および 1 列毎の極性反転）のもの（1 ドット反転）、あるいは 1 ライン状の反転（1 行毎の反転）のもの（1 ライン反転）だけでなく、2 行毎および 1 列毎の極性反転（2 行 1 列ドット反転）等様々な形態があり、必要に応じて適宜設定される。 40

【0103】

以上から、ちらつきを防止するためには、以下に示す 3 つの条件を満たすことが好ましい。 50

【0104】

第1の条件は、各々の電界の向き(各々の印加電圧の極性)において液晶層に印加される実効電圧の絶対値をできるだけ一致させることである。すなわち、上述した信頼性上の問題の場合と同様に液晶層に印加される電圧の平均値をできるだけゼロに近づけることである。

【0105】

第2の条件は、各フレーム期間において、液晶層に印加される電界の向きの異なる画素を隣接して配置することである。

【0106】

第3の条件は、同じフレーム内において、他方の副画素よりも明るい副画素を可能な限りランダムに配置することである。表示上最も好ましいのは、他方の副画素よりも明るい副画素が互いに列方向、および行方向に隣接しないように配置すること、言い換えれば、他方の副画素よりも明るい副画素を市松状に配置することである。

【0107】

以下に、本実施形態の液晶表示装置が上記3つの条件を満たすことを説明する。具体的に3つの条件を満たすことを説明するのに先だち、図13および図14を参照して、本実施形態の液晶表示装置100が、上記条件を満たす1ドット反転駆動に適した画素配列を有していることを説明する。

【0108】

図13に、液晶表示装置100の等価回路を示す。図13において、各画素は、図7および図8に示した構造を有している。画素はマトリクス状に配置されており、以下の説明において、第 n 行第 m 列の画素を画素 $n-m$ と示し、画素 $n-m$ に含まれる2つの副画素を副画素 $n-m-A$ 、 $n-m-B$ と示す。

【0109】

液晶表示装置100には10本の補助容量幹線 $CS1 \sim CS10$ が設けられており、各副画素は、補助容量配線(CS バスライン)を介して補助容量幹線 $CS1 \sim CS10$ のいずれか1つに接続されている。例えば、補助容量幹線 $CS2$ は、第1画素行の副画素 $1-a-B$ 、 $1-b-B$ 、 $1-c-B \dots$ と第2画素行の副画素 $2-a-A$ 、 $2-b-A$ 、 $2-c-A \dots$ と接続されており、ある副画素は、その副画素に隣接する別の画素に含まれる副画素と同じ補助容量配線を介して同じ補助容量幹線に接続されている。

【0110】

ここで、走査線 $G1$ および信号線 Sa によって特定される画素 $1-a$ に含まれる第1、第2副画素 $1-a-A$ 、 $1-a-B$ の構成を説明する。第1、第2副画素 $1-a-A$ 、 $1-a-B$ は、液晶容量 $CLC1-a-A$ および $CLC1-a-B$ と、補助容量 $CCS1-a-A$ および $CCS1-a-B$ を有している。液晶容量は、副画素電極と対向電極 $ComLC$ とこれらの間に設けられた液晶層とによって構成されており、補助容量は、補助容量電極と、絶縁膜と、補助容量対向電極($ComCS1$ 、 $ComCS2$)とで構成されている。

【0111】

第1、第2副画素 $1-a-A$ 、 $1-a-B$ は、それぞれ対応する $TFT1-a-A$ および $TFT1-a-B$ を介して共通の信号線 Sa に接続されている。 $TFT1-a-A$ および $TFT1-a-B$ は、共通の走査線 $G1$ に供給される電圧によってオン/オフ制御され、2つの TFT がオン状態にあるときに、第1、第2副画素 $1-a-A$ 、 $1-a-B$ のそれぞれが有する副画素電極および補助容量電極に、共通の信号線 Sa から電圧が供給される。副画素 $1-a-A$ の補助容量対向電極は補助容量配線(CS バスライン) $CS1$ を介して補助容量幹線 $CS1$ に接続されており、副画素 $1-a-B$ の補助容量対向電極は補助容量配線(CS バスライン) $CS2$ を介して補助容量幹線 $CS2$ に接続されている。以上のように、図13に示した構成は、一本の補助容量配線、または一本の走査線を2つの副画素で共有する構成であり、画素の開口率を高くできる利点を有している。

【0112】

図14に、あるフレームの有効走査期間内に变化した副画素の明暗および極性を示す。図14には、第1～12行および第a～f列の画素を示している。図15に、図13に示した構成を有する液晶表示装置を駆動するための各種電圧（信号）の波形を示す。図15において、 V_{sa} は信号線S aの電圧を示し、 V_{sb} は信号線S bの電圧を示し、 $V_{g1} \sim V_{g12}$ は走査線G 1～G 12の電圧を示し、 $V_{cs1} \sim V_{cs10}$ は補助容量幹線C S 1～C S 10の電圧を示し、 $V_{Lsp1-a-A} \sim V_{Lsp2-b-B}$ は対応する副画素の液晶層に印加される実効電圧を示している。なお、図15に示されているのは、1つの垂直走査期間内の電圧波形である。

【0113】

図13の構成を有する液晶表示装置は、図15に示した波形を有する電圧で駆動される。以下の説明では、説明が過度に複雑になるのを避けるために、全ての画素が同じ中間調を表示すると仮定する。全ての画素が同じ中間調を表示する場合、図15に示すように信号線S aの電圧 V_{sa} および信号線S bの電圧 V_{sb} はそれぞれ、一定周期および一定振幅で振動する。電圧 V_{sa} 、 V_{sb} の振動の周期は2水平走査期間（2H）である。信号線S bの電圧 V_{sb} は、信号線S aの電圧 V_{sa} と位相が180度異なるように変化する。図15には、電圧 V_{sa} 、 V_{sb} が対向電極の電圧よりも高い期間を「+」、低い期間を「-」と示している。図9を参照して上述したように、TFTを用いた液晶表示装置では、信号線の電圧がTFTを介して副画素電極に伝達された後、走査線の電圧 V_g の変化の影響を受けて変化する引き込み現象が発生する。対向電極の電圧は、引き込み現象を考慮して設定される。また、図15には示していないが、信号線S c、S eの電圧は信号線S aの電圧 V_{sa} と同様に変わり、信号線S d、S fの電圧は信号線S bの電圧 V_{sb} と同様に変わる。なお、上述したように、ある走査線の電圧 V_g がローレベル（ V_{gL} ）からハイレベル（ V_{gH} ）に切替わる時刻から、その次の走査線の電圧 V_g が V_{gL} から V_{gH} に切替わる時刻までの期間が1水平走査期間（1H）である。

【0114】

図15に示すように、補助容量幹線C S 1～C S 10の電圧 $V_{cs1} \sim V_{cs10}$ は、同一の振幅および周期で振動している。ここでは、振幅の周期は20Hである。電圧 V_{cs1} と V_{cs2} とは、一方の電圧が V_{cH} に変化すると他方の電圧が V_{cL} に変化し、一方の電圧が V_{cL} に変化すると他方の電圧が V_{cH} に変化する関係になっている。電圧 V_{cs3} と V_{cs4} 、電圧 V_{cs5} と V_{cs6} 、電圧 V_{cs7} と V_{cs8} 、電圧 V_{cs9} と V_{cs10} も、電圧 V_{cs1} と V_{cs2} と同様の関係を有している。また、電圧 V_{cs3} 、 V_{cs4} は、電圧 V_{cs1} 、 V_{cs2} において変化が生じたときよりも2Hだけ後に変化し、以下、電圧 V_{cs5} および V_{cs6} 、電圧 V_{cs7} および V_{cs8} 、電圧 V_{cs9} および V_{cs10} と2Hずつずれて変化する。

【0115】

走査線の電圧 V_g が V_{gL} から V_{gH} に変化すると、この走査線に接続されているTFTがオン状態となり、このTFTに接続されている副画素に、対応する走査線の電圧 V_s が供給される。次いで、走査線の電圧が V_{gL} に変化した後、補助容量幹線の電圧が変化し、かつ、この補助容量幹線の電圧の変化量（変化方向、変化量の符号を含む）が副画素に対して互いに異なっているので、副画素の液晶層に印加される実効電圧が異なる。

【0116】

ここで、例示として、副画素1-a-Aおよび副画素1-a-Bの各電圧の変化を説明する。走査線G 1の電圧 V_{g1} が V_{gL} から V_{gH} に変化すると、副画素1-a-A、1-a-Bの液晶容量C L C 1-a-A、C L C 1-a-Bに充電が行われる。走査線G 1の電圧 V_{g1} が V_{gH} であるとき、信号線S aの電圧 V_{sa} は+であり、副画素1-a-A、1-a-Bの液晶容量C L C 1-a-A、C L C 1-a-Bは対向電極よりも高い電位に充電される。その後、走査線G 1の電圧 V_{g1} が V_{gH} から V_{gL} に変化すると、副画素1-a-A、1-a-Bの液晶容量C L C 1-a-A、C L C 1-a-Bは信号線S aと電気的に絶縁され、液晶容量C L C 1-a-A、C L C 1-a-Bの充電は終了する。走査線G 1の電圧 V_{g1} が V_{gH} から V_{gL} に変化した後、補助容量幹線C S 1の電圧

V c s 1の最初の変化は増加であり、補助容量幹線C S 2の電圧V c s 2の最初の変化は減少であり、その後、電圧V c s 1、V c s 2は、それぞれの10Hごとに増加および減少を繰り返す。したがって、走査線G 1および信号線S aによって特定される画素1-aのうちの補助容量幹線C S 1に電気的に接続された副画素1-a-Aの液晶層に印加された実効電圧の絶対値は、補助容量幹線C S 2に電気的に接続された副画素1-a-Bの液晶層に印加された実効電圧の絶対値よりも大きくなる。

【0117】

このように、各副画素の液晶層に印加される実効電圧は、対応する走査線の電圧がV g HからV g Lに変化した後、対応する補助容量幹線の最初の電圧変化が増加である場合には、対応する走査線の電圧がV g Hの時の対応する信号線の電圧よりも増加し、対応する補助容量幹線の最初の電圧変化が低下である場合には、対応する走査線の電圧がV g Hの時の対応する信号線の電圧よりも低下する。その結果、対応する走査線が選択されたときの信号線の電圧に付した記号が+である場合には、補助容量幹線の上記電圧変化が増加方向であると、液晶層に印加される実効電圧の絶対値は、上記電圧変化が減少方向の場合よりも大きくなる。また、対応する走査線が選択されたときの信号線の電圧に付した記号が-である場合には、補助容量幹線の上記電圧変化が増加方向であると、液晶層に印加される実効電圧の絶対値は、上記電圧変化が減少方向の場合よりも小さくなる。

【0118】

上述したように、図14には、あるフレームの有効走査期間内に变化した副画素の明暗および極性を示している。図14において、記号「明」は、副画素が他方の副画素よりも明るいこと、すなわち、副画素の液晶層に印加される実効電圧の絶対値が他方よりも大きいことを示しており、記号「暗」は、副画素が他方の副画素よりも暗いこと、すなわち、副画素の液晶層に印加される実効電圧の絶対値が他方よりも小さいことを示している。また、図14において、記号「+」は、副画素電極の電圧が対向電極の電圧よりも高いことを示し、記号「-」は、副画素電極の電圧が対向電極の電圧よりも低いことを示している。なお、1つの画素に含まれる2つの副画素は、行番号のより小さい画素と行番号のより大きい画素とに隣接しているが、1つの画素に含まれる2つの副画素のうち、より行番号の小さい画素と隣接する副画素を「A」と示し、より行番号の大きい画素と隣接する副画素を「B」と示している。

【0119】

次いで、図14および図15を参照して、各副画素の明暗および極性を説明する。

【0120】

まず、画素1-aに含まれる副画素1-a-Aおよび副画素1-a-Bの明暗および極性を説明する。図15から理解されるように、走査線G 1の電圧V g 1がV g Hである期間、信号線S aの電圧V s aは対向電極の電圧よりも高い。したがって、副画素1-a-Aおよび副画素1-a-Bの極性は+である。また、走査線G 1の電圧V g 1がV g HからV g Lに変化したときの、それぞれの副画素に対応する補助容量幹線C S 1、C S 2の電圧V c s 1、V c s 2は、図15に矢印（左から1番目の矢印）で示した位置の状態にある。従って、図15から理解されるように、走査線G 1の電圧V g 1がV g HからV g Lに変化した後、副画素1-a-Aの電圧V c s 1の最初の変化は増加であり（これを「U」として示している。）、副画素1-a-Bの補助容量幹線C S 2の電圧V c s 2の最初の変化は減少である（これを「D」として示している。）ので、副画素1-a-Aの実効電圧は増加し、副画素1-a-Bの実効電圧は減少し、副画素1-a-Aは副画素1-a-Bよりも明るくなる。

【0121】

次いで、画素2-aに含まれる副画素2-a-Aおよび2-a-Bの明暗および極性を説明する。図15に示すように、走査線G 2の電圧V g 2がV g Hとなる期間、信号線S aの電圧V s aは対向電極の電圧よりも低い。したがって、副画素2-a-Aおよび2-a-Bの極性は-である。また、走査線G 2の電圧V g 2がV g HからV g Lに変化した後、それぞれの副画素2-a-Aおよび2-a-Bに対応する補助容量幹線C S 2、C S

3の電圧 V_{cs2} 、 V_{cs3} は、図15に矢印（左から2番目の矢印）で示した位置の状態にある。従って、図15から理解されるように、走査線G1の電圧 V_{g1} が V_{gH} から V_{gL} に変化した後、副画素2-a-Aの補助容量幹線CS2の電圧 V_{cs2} の最初の電圧変化は、減少（「D」）であり、副画素2-a-Bの補助容量幹線CS3の電圧 V_{cs3} の最初の電圧変化は、増加（「U」）である。従って、副画素2-a-Aの実効電圧の絶対値は増加し、副画素2-a-Bの実効電圧の絶対値は減少し、副画素2-a-Aは副画素2-a-Bよりも明るくなる。

【0122】

次いで、画素1-bに含まれる副画素1-b-Aおよび副画素1-b-Bの明暗および極性を説明する。走査線G1の電圧 V_{g1} が V_{gH} であるとき、信号線Sbの電圧 V_{sb} は対向電極の電圧よりも低い。したがって、副画素1-b-Aおよび副画素1-b-Bの極性は-である。また、走査線G1の電圧 V_{g1} が V_{gH} から V_{gL} に変化したとき、それぞれの副画素1-b-A、副画素1-b-Bに対応する補助容量幹線CS1、CS2の電圧 V_{cs1} 、 V_{cs2} は、図15に矢印（左から1番目の矢印）で示した位置の状態にある。従って、図15から理解されるように、走査線G1の電圧 V_{g1} が V_{gH} から V_{gL} に変化した後、副画素1-b-Aの補助容量幹線の電圧の最初の電圧変化は、増加（「U」）であり、副画素1-b-Bの補助容量幹線CS2の電圧 V_{cs2} の最初の電圧変化は、減少（「D」）である。従って、副画素1-b-Aの液晶層に印加される実効電圧の絶対値は減少し、副画素1-b-Bの実効電圧の絶対値は増加し、副画素1-b-Bは副画素1-b-Aよりも明るくなる。

【0123】

次いで、画素2-bに含まれる副画素2-b-Aおよび2-b-Bの明暗および極性を説明する。図15に示すように、走査線G2の電圧 V_{g2} が V_{gH} となる期間、信号線Sbの電圧 V_{sb} は対向電極の電圧よりも高い。したがって、副画素2-b-Aおよび2-b-Bの極性は+である。また、走査線G2の電圧 V_{g2} が V_{gH} から V_{gL} に変化した後、それぞれの副画素2-b-Aおよび2-b-Bに対応する補助容量幹線CS2、CS3の電圧 V_{cs2} 、 V_{cs3} は、図15に矢印（左から2番目の矢印）で示した位置の状態にある。従って、図15から理解されるように、走査線G1の電圧 V_{g1} が V_{gH} から V_{gL} に変化した後、副画素2-b-Aの補助容量幹線CS2の電圧 V_{cs2} の最初の電圧変化は、減少（「D」）であり、副画素2-b-Bの補助容量幹線CS3の電圧 V_{cs3} の最初の電圧変化は、増加（「U」）である。従って、副画素2-b-Aの実効電圧は減少し、副画素2-b-Bの実効電圧は増加し、副画素2-b-Bは副画素2-b-Aよりも明るくなる。以上から、各副画素の明暗および極性は、図14に示したようになる。

【0124】

以下、本実施形態の液晶表示装置が上述した3つの条件を満たすことを説明する。まず、本実施形態の液晶表示装置が第1の条件を満足することを説明する。

【0125】

まず、第1の条件を満足すること、すなわち、各々の電界の向きにおいて各副画素の液晶層に印加される実効電圧の絶対値が一致することを説明する。ここで、本実施形態の液晶表示装置においては、各画素が液晶層への実効電圧の異なる副画素を有しているが、表示のちらつきといった表示品位に支配的な影響を与えるのは明るい副画素、すなわち図14において「明」と示した副画素であるため、特に、記号「明」と示した副画素に対して第1の条件が課せられることになる。

【0126】

第1の条件に関して、図15に示した各電圧波形を参照しながら説明する。図15には電界の向き（極性）の異なる「明」の副画素1-a-A、2-a-Aの液晶層に印加される電圧 $V_{Lsp1-a-A}$ 、 $V_{Lsp2-a-A}$ を示している。図15に示した $V_{Lsp1-a-A}$ 、 $V_{Lsp2-a-A}$ において、実線は副画素1-a-A、2-a-Aの副画素電極の電圧、破線は対向電極の電圧であり、液晶層に印加される実効電圧は実線と破線の電圧差となるため、対向電極の電圧を適宜設定することにより、各々の電界の向きにおいて液晶層

に印加される実効電圧（あるいは液晶容量に充電される電荷量）をできるだけ一致させることにより、第1の条件を満足することができる。

【0127】

次に、第2の条件を満足すること、すなわち、各フレーム期間において極性の異なる画素が隣接して配置されていることを説明する。但し、本実施形態の液晶表示装置においては、各画素が液晶層への実効電圧の異なる副画素を有しているので、画素について第2の条件が課せられるのに加え、実効電圧の等しい副画素同士に対しても第2の条件が課せられる。とりわけ、上記第2の条件の場合と同様に、明るい副画素、すなわち図14において記号「明」と示した副画素に対して第2の条件を満たすことが重要となる。

【0128】

10

図14に示したように、各副画素の極性（電界の向き）を示す記号「+」および「-」は行方向（水平方向）には、例えば（+、-）、（+、-）、（+、-）と2画素（2列）周期で反転しており、列方向（垂直方向）にも、例えば、（+、-）、（+、-）、（+、-）、（+、-）と2画素（2行）周期で反転している。すなわち、画素単位でみるとドット反転と呼ばれる状態を呈しており、第2の条件を満足している。

【0129】

次に、明るい副画素、すなわち図14において記号「明」で示した副画素について確認する。図14に示したように、同一行の副画素、例えば第1行の副画素1-a-A、1-b-A、1-c-A・・・を見ると記号「明」で示した副画素の極性はすべて「+」であるが、同一列の副画素、例えば第1列の副画素1-a-A、1-a-B、2-a-A、2-a-B、3-a-A、3-a-B、・・・を見ると、記号「明」で示した副画素の極性は「+」、「-」、「+」、「-」と2画素（2行）周期で反転している。すなわち、とりわけ重要な輝度順位の高い副画素単位でみるとライン反転と呼ばれる状態を呈しており、第2の条件を満たしている。また、記号「暗」で示した副画素も同様の規則性をもって配置されており、第2の条件を満足している。

20

【0130】

次に、第3の条件を満たすことを説明する。第3の条件は、積極的に輝度を異ならせた副画素の中で輝度順位が同じ副画素ができるだけ互いに隣接しないように配置することである。図14において、2つの行および2つの列の合計4個の副画素（例えば、副画素1-a-A、1-a-B、1-b-A、1-b-B）を見ると、列方向に「明」、「暗」、次の行の列方向に「暗」、「明」と配置されており、この4個の副画素を1つの副画素群とよぶとすると、複数の副画素は、上記副画素群が全面に敷き詰められるように配置されている。すなわち、図14に示すように、「明」および「暗」の記号が副画素単位で市松模様状に配置されており、第3の条件を満たしていることがわかる。

30

【0131】

このように、図14および図15を参照しながら説明した本実施形態の液晶表示装置は、上述した3つの条件を全て満足するので、ちらつきを防止した高品位の表示を実現することができる。

【0132】

なお、図14および図15を参照して、あるフレームの有効走査期間内に変化した副画素の明暗および極性ならびに電圧波形を示したが、次のフレームでは、各走査線の電圧に対して、信号線の電圧は、それぞれ、図15に示した波形と同様に変化するが、補助容量幹線の電圧は、それぞれ、図15に示した波形とは反転するように変化する。このため、このフレームでは、図14に示した各副画素と比較して、各副画素の極性は変化することなく、各副画素の明暗が反転する。

40

【0133】

さらに次のフレームでは、走査線の電圧に対して、信号線の電圧は、それぞれ、図15に示した波形とは反転するように変化するとともに、補助容量幹線の電圧は、それぞれ、図15に示した波形とは反転するように変化する。このため、このフレームでは、図14に示した各副画素と比較して、各副画素の明暗は変化することなく、各副画素の極性が反

50

転する。

【0134】

さらに次のフレームでは、走査線の電圧に対して、信号線の電圧は、それぞれ、図15に示した波形とは反転するように変化するが、補助容量幹線の電圧は、それぞれ、図15に示した波形と同様に変化する。このため、このフレームでは、図14に示した各副画素と比較して、各副画素の明暗および極性が反転する。

【0135】

次いで、図16を参照して、本実施形態の液晶表示装置における複数の画素についての電圧の変化を説明する。図16において、 $V_{cs1} \sim V_{cs6}$ は補助容量幹線 $CS1 \sim CS6$ の電圧を示し、 $V_{g1} \sim V_{g3}$ は走査線 $G1 \sim G3$ の電圧を示し、 $V_{Lsp1-a-A} \sim V_{Lsp3-a-B}$ は副画素 $1-a-A \sim 3-a-B$ の液晶層に印加される実効電圧を示す。なお、以下の説明において、連続する4つのフレームをフレーム n 、 $n+1$ 、 $n+2$ 、 $n+3$ とする。

10

【0136】

図16には、また、入力映像信号の垂直走査期間を示している。入力映像信号の垂直走査期間は、液晶パネル100A（図1参照）内の各画素が行毎に選択される有効走査期間（ $V-Disp$ ）と、液晶パネル100A内のいずれの画素も選択されない垂直帰線期間（ $V-Blank$ ）とからなっており、有効走査期間は液晶パネル100Aの表示エリア（有効な画素の行数）により決定される。

【0137】

20

本明細書において、単に「垂直走査期間」という場合、「垂直走査期間」は「液晶パネルの垂直走査期間」を意味しており、「垂直走査期間」（すなわち「液晶パネルの垂直走査期間」）は、「入力映像信号の垂直走査期間」とは別の意味で用いている。「入力映像信号の垂直走査期間」は、1フレームまたは1フィールドの期間であり、各画素に共通の時刻で開始し、終了する期間を意味するが、「垂直走査期間」は、上述したように、表示信号電圧を書き込むためにある走査線が選択されてから、次の表示信号電圧を書き込むためにその走査線が選択されるまでの期間を意味し、対応する走査線に応じて異なる時刻に開始し、異なる時刻に終了する。

【0138】

図16では、画素の行に応じて「垂直走査期間」の開始時刻および終了時刻が異なることを斜めの線で示している。図16から理解されるように、1つのフレーム内において、走査線は第1行目から順番に選択されていき、走査線が選択されると、対応する副画素電極の電圧が変化し、その副画素における垂直走査期間が開始される。上述したように、入力映像信号の垂直走査期間は有効走査期間（ $V-Disp$ ）と垂直帰線期間（ $V-Blank$ ）とからなっているが、ある副画素の垂直走査期間は、フレーム n の有効走査期間の途中から開始し、垂直帰線期間を経て、フレーム $n+1$ の有効走査期間の途中まで続く。次いで、対応する走査線が選択されると、当該副画素における次の垂直走査期間が開始する。なお、いずれの画素についても「垂直走査期間」の長さは「入力映像信号の垂直走査期間」の長さと同じである。

30

【0139】

40

図16から理解されるように、フレーム n から $n+3$ において、副画素 $1-a-A$ の（明暗、極性）は（明、+）、（暗、+）、（明、-）、（暗、-）と順番に変化し、副画素 $1-a-B$ の（明暗、極性）は（暗、+）、（明、+）、（暗、-）、（明、-）の順番に変化する。また、副画素 $2-a-A$ の（明暗、極性）は（明、-）、（暗、-）、（明、+）、（暗、+）と順番に変化し、また、副画素 $2-a-B$ の（明暗、極性）は、（暗、-）、（明、-）、（暗、+）、（明、+）の順番に変化する。

【0140】

図17に、副画素 $1-a-A$ 、 $1-a-B$ の明暗および極性ならびに副画素 $1-a-A$ 、 $1-a-B$ の垂直走査期間における始めの補助容量配線の電圧の変化を示す。図17に示すように、フレーム n において副画素 $1-a-A$ 、 $1-a-B$ の極性は+であり、かつ

50

、副画素 1-a-A の垂直走査期間における始めの補助容量配線の電圧の変化は増加（「↑」）で、副画素 1-a-B の垂直走査期間における始めの補助容量配線の電圧の変化は減少（「↓」）である。また、フレーム $n+1$ において副画素 1-a-A、1-a-B の極性は+であり、かつ、副画素 1-a-A の垂直走査期間における始めの補助容量配線の電圧の変化は減少（「↓」）で、副画素 1-a-B の垂直走査期間における始めの補助容量配線の電圧の変化は増加（「↑」）である。

【0141】

フレーム $n+2$ において副画素 1-a-A、1-a-B の極性は-であり、かつ、副画素 1-a-A の垂直走査期間における始めの補助容量配線の電圧の変化は減少（「↓」）で、副画素 1-a-B の垂直走査期間における始めの補助容量配線の電圧の変化は増加（「↑」）である。また、フレーム $n+3$ において副画素 1-a-A、1-a-B の極性は-であり、かつ、副画素 1-a-A の垂直走査期間における始めの補助容量配線の電圧の変化は増加（「↑」）で、副画素 1-a-B の垂直走査期間における始めの補助容量配線の電圧の変化は減少（「↓」）である。

【0142】

以上のように、副画素 1-a-A の（極性、補助容量配線の始めの電圧変化）は、フレーム n から $n+3$ にわたって（+、↑）、（+、↓）、（-、↓）、（-、↑）の順番に変化し、異なる組み合わせが順番に現れる。一方、副画素 1-a-B の（極性、補助容量配線の始めの電圧変化）は、フレーム n から $n+3$ にわたって（+、↓）、（+、↑）、（-、↑）、（-、↓）の順番に変化し、副画素 1-a-A と極性が等しく、補助容量配線の電圧変化が異なる組み合わせが順番に現れる。

【0143】

なお、上述した説明では、補助容量配線の電圧は表示期間において 20 H を 1 周期として周期的に変化したが、本発明はこれに限定されない。補助容量配線の電圧は、図 18（a）に示すように表示期間において 16 H を 1 周期として変化してもよい。この場合、例えば、第 1 および第 3 調整期間 B H において補助容量配線の電圧は 13 H ごとに変化し、第 2 および第 4 調整期間 B H において補助容量配線の電圧は 9 H ごとに変化する。あるいは、補助容量配線の電圧は、図 18（b）に示すように、表示期間において 24 H を 1 周期として変化してもよい。この場合、例えば、第 1 および第 3 調整期間 B H において補助容量配線の電圧は 15 H ごとに変化し、第 2 および第 4 調整期間 B H において補助容量配線の電圧は 21 H ごとに変化する。期間 B H の補助容量配線の電圧変化の時間は V_{total} の値によって適宜変更可能である。

【0144】

また、上述した説明では、補助容量配線の電圧は調整期間において 1 周期変化したが、本発明はこれに限定されない。補助容量配線の電圧は、図 19（a）に示すように各調整期間において 2 H を 1 周期として周期的に変化してもよいし、図 19（b）に示すように 1 H を 1 周期として周期的に変化してもよい。あるいは、補助容量配線の電圧は、図 19（c）に示すように、調整期間において V_{cH} と V_{cL} との平均に維持されてもよい。

【0145】

また、上述した説明では、1 つのフレームに対応する 1 つの垂直走査期間に対して 1 つの調整期間が存在したが、本発明はこれに限定されない。図 20 に示すように、2 つのフレームに対応する 2 つの垂直走査期間に対して 1 つの調整期間が存在してもよい。図 20 では、各垂直走査期間は 810 H であり、補助容量電圧 $V_{cs1} \sim V_{cs3}$ は表示期間において 20 H を 1 周期として周期的に変化し、調整期間において 5 H ごとに変化する。このように、2 つの垂直走査期間（ $810 H \times 2 = 1620 H$ ）が表示期間における 1 周期（20 H）の整数倍である場合、補助容量配線の電圧に調整期間として半周期の期間を設けるとともに極性を 2 垂直走査期間ごとに反転することにより、図 17 を参照して説明したように、第 3 垂直走査期間において始めの補助容量電圧の変化を第 1 垂直走査期間における始めの補助容量電圧の変化と異ならすことができ、それにより、図 6（a）に示したように、副画素の明暗および極性を変化させることができる。

【0146】

また、上述した説明では、各調整期間は、水平走査期間の偶数倍であったが、本発明はこれに限定されない。各調整期間は水平走査期間の奇数倍であってもよい。図21に示すように、第1および第3調整期間が37H、第2および第4調整期間が27Hであっても、水平走査期間の偶数倍である場合と同様に副画素の明暗および極性を反転することで、表示のざらつきを抑制することができる。

【0147】

また、上述した説明では、隣接する画素の2つの副画素に同じ補助容量配線が接続されていたが、本発明はこれに限定されない。隣接する画素の2つの副画素に対して異なる補助容量配線を設けて、補助容量配線の電圧を個別に変化させてもよい。

10

【0148】

図22に、あるフレームの有効走査期間内に变化した副画素の明暗および極性を示す。図22には、第1～6行および第a～f列の画素を示している。ここでも、液晶表示装置100には10本の補助容量幹線CS1～CS10が設けられており、図22に示すように、補助容量幹線CS1は、第1画素行の副画素1-a-A, 1-b-A, 1-c-A・・・・、第6画素行の副画素6-a-A, 6-b-A, 6-c-A・・・・に接続されており、補助容量幹線CS2は、第1画素行の副画素1-a-B, 1-b-B, 1-c-B・・・・、第6画素行の副画素6-a-B, 6-b-B, 6-c-B・・・・に接続されている。また、補助容量幹線CS3は、第2画素行の副画素2-a-A, 2-b-A, 2-c-Aに接続されている。このように、図22に示した構成を有する液晶表示装置100では、ある副画素と、その副画素に隣接する別の画素に含まれる副画素とは、それぞれ異なる補助容量幹線に接続されており、2つの副画素は電氣的に独立している。

20

【0149】

図23に、図22に示した構成を有する液晶表示装置100の等価回路を示し、図24に、この液晶表示装置を駆動するための各種電圧（信号）の波形を示す。図24において、Vs aは信号線S aの電圧を示し、Vs bは信号線S bの電圧を示し、Vg 1～Vg 12は走査線G 1～G 12の電圧を示し、Vcs 1～Vcs 10は補助容量幹線CS 1～CS 10の電圧を示し、VLsp 1-a-A～VLsp 2-b-Bは副画素1-a-A～2-b-Bの液晶層に印加される実効電圧を示している。なお、図24に示されているのは、1つの垂直走査期間内の電圧波形である。

30

【0150】

図24に示すように、補助容量幹線CS 1～CS 10の電圧Vcs 1～Vcs 10は同一の振幅および周期で振幅している。ここでは、振幅の周期は10Hである。電圧Vcs 1とVcs 2とでは、一方の電圧をVc Hに変化すると他方の電圧がVc Lに変化し、一方の電圧をVc Lに変化すると他方の電圧がVc Hに変化する関係になっている。電圧Vcs 3とVcs 4、電圧Vcs 5とVcs 6、電圧Vcs 7とVcs 8、電圧Vcs 9とVcs 10も同様の関係を有している。図24から理解されるように、走査線G 1の電圧Vg 1がVg Lになった後、電圧Vcs 1は増加「↑」し、電圧Vcs 2は減少「↓」する。また、図24から理解されるように、走査線G 2の電圧Vg 2がVg Lになった後、電圧Vcs 3は減少「↓」し、電圧Vcs 4は増加「↑」する。

40

【0151】

図22に示した構成では、異なる行の副画素は異なる補助容量幹線に接続されているため、複数の画素のそれぞれにおいて副画素の液晶層に印加される電圧を同じ時刻に増加または減少させることができる。なお、この場合も、図22に示した構成の液晶表示装置を図24に示した電圧波形で駆動させることにより、上述した3つの条件を全て満足するので、ちらつきを防止した高品位の表示を実現することができる。

【0152】

なお、ここまで、図22～図24を参照して、あるフレームの有効走査期間内に变化した副画素の明暗および極性ならびに電圧波形を説明したが、次のフレームでは、各走査線の電圧に対して、信号線の電圧は、それぞれ、図24に示した波形と同様に变化するが、

50

補助容量幹線の電圧は、それぞれ、図 2 4 に示した波形とは反転するように変化する。このため、このフレームでは、図 2 2 に示した各副画素と比較して、各副画素の極性は変化することなく、各副画素の明暗が反転する。

【0 1 5 3】

さらに次のフレームでは、走査線の電圧に対して、信号線の電圧は、それぞれ、図 2 4 に示した波形とは反転するように変化するとともに、補助容量幹線の電圧は、それぞれ、図 2 4 に示した波形とは反転するように変化する。このため、このフレームでは、図 2 2 に示した各副画素と比較して、各副画素の明暗は変化することなく、各副画素の極性が反転する。

【0 1 5 4】

10

さらに次のフレームでは、走査線の電圧に対して、信号線の電圧は、それぞれ、図 2 4 に示した波形とは反転するように変化するが、補助容量幹線の電圧は、それぞれ、図 2 4 に示した波形と同様に変化する。このため、このフレームでは、図 2 2 に示した各副画素と比較して、各副画素の明暗および極性が反転する。このようにして、図 2 2 に示した構成の液晶表示層においても、 γ 特性の視野角依存性を向上させるとともに、表示品位の低下を抑制することができる。

【0 1 5 5】

また、上述した説明では、図 8 に示したように、同じ画素 1 0 に含まれる副画素 1 0 a , 1 0 b に対して共通の信号線 1 4 が設けられていたが、本発明はこれに限定されない。同じ画素に含まれる副画素に対して異なる信号線を設けてもよい。この場合、補助容量配線の電圧を副画素ごとに異ならせなくても、信号線の電圧を異ならせることにより、副画素の液晶層に異なる実効電圧を印加することができる。

20

【0 1 5 6】

図 2 5 に、2 つの副画素 1 0 a、1 0 b のそれぞれに対して信号線 1 4 a、1 4 b が設けられた画素 1 0 を示す。図 2 5 に示すように、画素 1 0 は、互いに異なる信号線 1 4 a および 1 4 b に、それぞれ対応する T F T 1 6 a および 1 6 b を介して接続された 2 つの副画素電極 1 8 a および 1 8 b を有している。副画素 1 0 a および 1 0 b は、1 つの画素 1 0 を構成するので、T F T 1 6 a および 1 6 b のゲートは共通の走査線（ゲートバスライン）1 2 に接続され、同じ走査信号によってオン／オフ制御される。信号線（ソースバスライン）1 4 a および 1 4 b には、上記の関係を満足するように信号電圧（階調電圧）が供給される。なお、T F T 1 6 a および 1 6 b のゲートは共用する構成にすることが好ましい。

30

【0 1 5 7】

なお、上述した説明では、対向電極の電圧を時間によらず一定に示したが、本発明はこれに限定されない。対向電極の電圧は時間に応じて変化してもよい。

【0 1 5 8】

また、図 1 0 には、第 1 副画素の実効電圧と第 2 副画素の実効電圧とは広い階調範囲にわたって異なるように示したが、本発明はこれに限定されない。各副画素の実効電圧は、特定の階調範囲（例えば、黒～白までの階調を 0 階調～2 5 5 階調に分割した 2 5 6 階調表示の場合における 3 6 階調～1 2 8 階調の階調範囲）において異なっていればよい。

40

【0 1 5 9】

また、上述した説明では、ノーマリブラックモードの液晶表示装置、特に、M V A モードの液晶表示装置の表示品位を改善できることを示したが、本発明はこれに限定されず、I P S モードの液晶表示装置に適用することもできる。 γ 特性の視野角依存性の問題は、I P S モードよりも、M V A モードや A S M モードにおいて顕著である。一方、I P S モードは、M V A モードや A S M モードに比べて正面観測時のコントラスト比の高いパネルを生産性良く製造することが難しい。これらの点から、特に M V A モードや A S M モードの液晶表示装置における γ 特性の視野角依存性を改善することが望まれる。

【0 1 6 0】

（実施形態 2）

50

以下、本発明による液晶表示装置 100 の第 2 実施形態を説明する。本実施形態の液晶表示装置 100 は、連続する 4 つの垂直走査期間における副画素の明暗、極性および実効電圧の変化の順番の点で実施形態 1 の液晶表示装置とは異なる。以下の説明では、冗長さを避けるために、実施形態 1 と重複する説明を省略する。

【0161】

図 26 を参照して、本実施形態の液晶表示装置 100 における副画素の明暗および電界の向きの変化、ならびに、第 1 および第 2 副画素の液晶層に印加される実効電圧の変化を説明する。

【0162】

図 26 (a) に示すように、期間 1、4 および 5 は第 1 極性期間であり、期間 2、3 および 6 は第 2 極性期間である。ここで、連続する 4 つの垂直走査期間をみると、2 つは第 1 極性期間であり、残りの 2 つは第 2 極性期間である。例えば、図 26 (a) における期間 1 ~ 4 では、期間 1 および期間 4 は第 1 極性期間であり、期間 2 および期間 3 は第 2 極性期間である。本実施形態の液晶表示装置 100 において、第 1 極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間 1）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間 4）とがある。また、液晶表示装置 100 において、第 2 極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間 3）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間 2）とがある。

【0163】

図 26 (b) および図 26 (c) に、第 1、第 2 副画素の液晶層に印加される各垂直走査期間の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ をそれぞれ太線で示す。第 1、第 2 副画素の液晶層に印加される実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は、第 1、第 2 副画素電極の電圧と対向電極の電圧 V_c との差の実効値であり、ここでは対向電極の電圧 V_c が一定であるように示している。

【0164】

期間 1 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高い。また、第 1 副画素の液晶層に印加される実効電圧の絶対値は、第 2 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図 26 (a) に示すように、期間 1 は第 1 極性期間であり、また、第 1 副画素は第 2 副画素よりも明るい。

【0165】

期間 2 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも低い。また、第 2 副画素の液晶層に印加される実効電圧の絶対値は、第 1 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図 26 (a) に示すように、期間 2 は第 2 極性期間であり、また、第 2 副画素は第 1 副画素よりも明るい。

【0166】

期間 3 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも低い。また、第 1 副画素の液晶層に印加される実効電圧の絶対値は、第 2 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図 26 (a) に示すように、期間 3 は第 2 極性期間であり、また、第 1 副画素は第 2 副画素よりも明るい。

【0167】

期間 4 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高い。また、第 2 副画素の液晶層に印加される実効電圧の絶対値は、第 1 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図 26 (a) に示すように、期間 4 は第 1 極性期間であり、また、第 2 副画素は第 1 副画素よりも明るい。期間 5 以降、第 1、第 2 副画素の明暗および極性は、期間 1 ~ 4 における第 1、第 2 副画素の明暗および極性の繰り返しとなる。

【0168】

以上から、図26(a)に示すように、第1副画素の(明暗、極性)は(明、+)、(暗、-)、(明、-)、(暗、+)と順番に変化し、また、第2副画素の(明暗、極性)は(暗、+)、(明、-)、(暗、-)、(明、+)の順番に変化する。このように、本実施形態の液晶表示装置では、副画素の明暗を垂直走査期間毎に反転するとともに、極性を2垂直走査期間毎に反転している。本実施形態の液晶表示装置では、実施形態1の液晶表示装置と同様に、副画素の明暗が垂直走査期間毎に反転するので、表示のざらつきを抑制することができる。また、本実施形態の液晶表示装置では、実施形態1の液晶表示装置と同様に、第1極性期間および第2極性期間のいずれも第1副画素が第2副画素よりも明るい期間を有しているので、図26(b)および図26(c)に示すように、複数の垂直走査期間(例えば、期間1~4)にわたった実効電圧 $V_{Lsp a}$ の平均と実効電圧 $V_{Lsp b}$ の平均とがほぼ等しくなり、対向電圧の調整により、実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ の平均を共にゼロにすることができ、その結果、焼きつき等の信頼性上の問題の発生を抑制することができる。

【0169】

図27に、第1、第2副画素の明暗および極性ならびに第1、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化を示す。図27において、連続する4つのフレームをフレーム n 、 $n+1$ 、 $n+2$ 、 $n+3$ と示している。

【0170】

図27に示すように、フレーム n において第1、第2副画素の極性は+であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)である。また、フレーム $n+1$ において第1、第2副画素の極性は-であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)である。

【0171】

フレーム $n+2$ において第1、第2副画素の極性は-であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)である。また、フレーム $n+3$ において第1、第2副画素の極性は+であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)である。

【0172】

なお、実施形態1を説明するのに参照した図6(a)において、第1副画素と第2副画素とを入れ換えた場合と仮定した場合の期間2~5における副画素の明暗および極性は、図26(a)に示した期間1~4における副画素の明暗および極性と一致する。したがって、第1副画素電極の表示面積が第2副画素電極の表示面積と等しい場合、本実施形態の液晶表示装置は、実施形態1の液晶表示装置と実質的に同じ効果を奏する。

【0173】

(実施形態3)

以下、本発明による液晶表示装置100の第3実施形態を説明する。本実施形態の液晶表示装置100は、連続する4つの垂直走査期間における副画素の明暗、極性および実効電圧の変化の順番の点で上述した液晶表示装置とは異なる。以下の説明では、冗長さを避けるために重複する説明を省略する。

【0174】

図28を参照して、本実施形態の液晶表示装置100における副画素の明暗および極性の変化、ならびに、第1および第2副画素の液晶層に印加される実効電圧の変化を説明する。

【0175】

図28(a)に示すように、本実施形態の液晶表示装置100において、期間1、3お

よび5は第1極性期間であり、期間2、4および6は第2極性期間である。ここで、連続する4つの垂直走査期間をみると、2つは第1極性期間であり、残りの2つは第2極性期間である。例えば、図28(a)における期間1~4では、期間1および期間3は第1極性期間であり、期間2および期間4は第2極性期間である。本実施形態の液晶表示装置100において、第1極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間1）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間3）とがある。また、液晶表示装置100において、第2極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間2）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間4）とがある。

【0176】

10

図28(b)および図28(c)に、第1、第2副画素の液晶層に印加される各垂直走査期間の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ をそれぞれ太線で示す。第1、第2副画素の液晶層に印加される実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は、第1、第2副画素電極の電圧と対向電極の電圧 V_c との差の実効値であり、ここでは対向電極の電圧 V_c が一定であるように示している。

【0177】

期間1において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも高い。また、第1副画素の液晶層に印加される実効電圧の絶対値は、第2副画素の液晶層に印加される実効電圧の絶対値よりも大きい（ $|V_{Lsp a}| > |V_{Lsp b}|$ ）。したがって、図28(a)に示すように、期間1は第1極性期間であり、また、第1副画素は第2副画素よりも明るい。

20

【0178】

期間2において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも低い。また、第1副画素の液晶層に印加される実効電圧の絶対値は、第2副画素の液晶層に印加される実効電圧の絶対値よりも大きい（ $|V_{Lsp a}| > |V_{Lsp b}|$ ）。したがって、図28(a)に示すように、期間2は第2極性期間であり、また、第1副画素は第2副画素よりも明るい。

【0179】

期間3において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも高い。また、第2副画素の液晶層に印加される実効電圧の絶対値は、第1副画素の液晶層に印加される実効電圧の絶対値よりも大きい（ $|V_{Lsp a}| < |V_{Lsp b}|$ ）。したがって、図28(a)に示すように、期間3は第1極性期間であり、また、第2副画素は第1副画素よりも明るい。

30

【0180】

期間4において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも低い。また、第2副画素の液晶層に印加される実効電圧の絶対値は、第1副画素の液晶層に印加される実効電圧の絶対値よりも大きい（ $|V_{Lsp a}| < |V_{Lsp b}|$ ）。したがって、図28(a)に示すように、期間4は第2極性期間であり、また、第2副画素は第1副画素よりも明るい。期間5以降、第1、第2副画素の明暗および極性は、期間1~4における第1、第2副画素の明暗および極性の繰り返しとなる。本実施形態の液晶表示装置において、フレーム周波数は例えば120Hzである。

40

【0181】

以上から、図28(a)に示すように、第1副画素の（明暗、極性）は（明、+）、（明、-）、（暗、+）、（暗、-）と順番に変化し、また、第2副画素の（明暗、極性）は（暗、+）、（暗、-）、（明、+）、（明、-）の順番に変化する。このように、本実施形態の液晶表示装置では、副画素の明暗を2垂直走査期間毎に反転するとともに、極性を垂直走査期間毎に反転している。本実施形態の液晶表示装置では、特許文献1の液晶表示装置とは異なり、副画素の明暗が2垂直走査期間毎に反転するので、表示のざらつきを抑制することができる。また、本実施形態の液晶表示装置では、特許文献2の液晶表示装置とは異なり、第1極性期間および第2極性期間のいずれにおいても第1、第2副画素

50

の明暗が反転するので、図 28 (b) および図 28 (c) に示すように、複数の垂直走査期間 (例えば、期間 1~4) にわたった実効電圧 $V_{Lsp a}$ の平均と実効電圧 $V_{Lsp b}$ の平均とがほぼ等しくなり、対向電圧の調整により、実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ の平均を共にゼロにすることができ、その結果、焼きつき等の信頼性上の問題の発生を抑制することができる。

【0182】

次いで、図 29 を参照して、複数の垂直走査期間にわたった第 1、第 2 副画素の液晶層に印加される実効電圧の変化を説明する。図 29 において、 V_g は走査線の電圧を示し、 $V_{cs a}$ は第 1 補助容量配線の電圧を示し、 $V_{cs b}$ は第 2 補助容量配線の電圧を示し、 $V_{Lsp a}$ は第 1 副画素の液晶層に印加される実効電圧を示し、 $V_{Lsp b}$ は第 2 副画素の液晶層に印加される実効電圧を示している。ここでは、第 1、第 2 補助容量配線の電圧は、表示期間 AH において $10H$ ごとに増加または減少して $20H$ を 1 周期として周期的に変化する。また、第 1、第 2 補助容量配線の電圧は、第 1、第 3 調整期間 BH において $18H$ ごとに増加または減少し、第 2、第 4 調整期間 BH において $13H$ ごとに増加または減少している。

【0183】

第 1、第 2 補助容量配線の電圧の変化に応じて第 1、第 2 副画素の液晶層に印加される実効電圧が変化することにより、第 1 副画素の (明暗、極性) は、(明、+)、(明、-)、(暗、+)、(暗、-) と順番に変化し、また、第 2 副画素の (明暗、極性) は、(暗、+)、(暗、-)、(明、+)、(明、-) の順番に変化する。このようにして、第 1 および第 2 副画素の明暗および極性は、図 28 (a) に示したように変化するので、本実施形態の液晶表示装置でも、 γ 特性の視野角依存性を向上させた液晶表示装置において表示品位の低下を抑制することができる。

【0184】

図 30 に、第 1、第 2 副画素の明暗および極性ならびに第 1、第 2 副画素の垂直走査期間における始めの補助容量配線の電圧の変化を示す。図 30 において、連続する 4 つのフレームをフレーム n 、 $n+1$ 、 $n+2$ 、 $n+3$ と示している。

【0185】

図 30 に示すように、フレーム n において第 1、第 2 副画素の極性は+であり、かつ、第 1 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加 (「↑」) で、第 2 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少 (「↓」) である。また、フレーム $n+1$ において第 1、第 2 副画素の極性は-であり、かつ、第 1 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少 (「↓」) で、第 2 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加 (「↑」) である。

【0186】

フレーム $n+2$ において第 1、第 2 副画素の極性は+であり、かつ、第 1 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少 (「↓」) で、第 2 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加 (「↑」) である。また、フレーム $n+3$ において第 1、第 2 副画素の極性は-であり、かつ、第 1 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加 (「↑」) で、第 2 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少 (「↓」) である。

【0187】

なお、図 17 と図 30 との比較から理解されるように、本実施形態の液晶表示装置において、第 1、第 2 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は実施形態 1 の液晶表示装置と同じであるが、極性の変化は実施形態 1 の液晶表示装置とは異なる。

【0188】

ここで、本実施形態の液晶表示装置および実施形態 1 の液晶表示装置において副画素の明暗が反転する周期の違いを説明する。本実施形態の液晶表示装置では、図 28 に示した

ように副画素の明暗は2垂直走査期間ごとに反転するのに対して、実施形態1の液晶表示装置では、図6に示したように副画素の明暗は1垂直走査期間ごとに反転する。したがって、本実施形態の液晶表示装置では、実施形態1の液晶表示装置よりも副画素の明暗が反転する周期が2倍遅い。上述してきたように、副画素の明暗を反転させることによってざらつきを低減させることができるが、副画素の明暗の反転周期が短いほどざらつきの低減効果は高い。一方、垂直走査期間が短くなりすぎると、液晶分子の配向が一垂直走査期間内に十分に变化できず、その結果、所定の輝度に到達しないことがある。このように液晶分子の応答速度に比して垂直走査期間が短すぎると、副画素間の輝度差が十分に得られず、 γ 特性の視野角依存性を改善する効果が低減する。

【0189】

10

表1に、特許文献1、特許文献2、実施形態1および本実施形態の液晶表示装置についてフレーム周波数を変化させたときの表示品位を示す。表1において、表示品位がよいものを「○」で、表示品位がよいものを「×」で示している。

【0190】

【表1】

フレーム周波数	50Hz	60Hz	75Hz	90Hz	120Hz
特許文献1					
視野角改善効果	○	○	○	○	○
ざらつき	×	×	×	×	×
ちらつき(フリッカー)	○	○	○	○	○
信頼性	○	○	○	○	○
特許文献2					
視野角改善効果	○	○	○	○	×
ざらつき	○	○	○	○	○
ちらつき(フリッカー)	○	○	○	○	○
信頼性	×	×	×	×	×
実施形態1 (図6参照)					
視野角改善効果	○	○	○	○	×
ざらつき	○	○	○	○	○
ちらつき(フリッカー)	×	○	○	○	○
信頼性	○	○	○	○	○
実施形態3 (図28参照)					
視野角改善効果	○	○	○	○	○
ざらつき	○	○	○	○	○
ちらつき(フリッカー)	×	×	×	×	○
信頼性	○	○	○	○	○

20

30

40

【0191】

表1によれば、特許文献1の液晶表示装置は全てのフレーム周波数に対して良好な視野角改善効果を得ている、一方で全てのフレーム周波数に対して表示がざらつくといった課題を有している。また、特許文献2の液晶表示装置では、信頼性上の課題があるため工業的な生産品に用いることはできない。

【0192】

実施形態1、3の液晶表示装置はいずれも、特許文献2で問題となっていた信頼性上の

50

問題は生じず、工業製品として用いることについては問題ない。さらに、実施形態 1、3 の液晶表示装置は特許文献 1 で問題となっている表示のざらつきといった問題も解決している。

【0193】

しかしながら、実施形態 1 と実施形態 3 の液晶表示装置を比較すると、視野角特性の改善効果と表示のちらつき(フリッカー)の点でフレーム周波数に対して最適な選択をすることができる。表 1 に示すように、実施形態 1 の液晶表示装置では、フレーム周波数が 60 Hz 以上 90 Hz 以下であれば、良好な表示品位が得られたのに対して、本実施形態の液晶表示装置では、フレーム周波数が 120 Hz 以上であればちらつきのない表示を実現することができた。なお、本実施形態の液晶表示装置においてフレーム周波数が 120 Hz 10 であれば γ 特性の視野角依存性を改善する効果が得られることを実験的に確認しているが、それ以上のフレーム周波数については、液晶材料や駆動方法によって応答速度を向上させることが好ましい。

【0194】

(実施形態 4)

以下、本発明による液晶表示装置 100 の第 4 実施形態を説明する。本実施形態の液晶表示装置 100 は、連続する 4 つの垂直走査期間における副画素の明暗、極性および実効電圧の変化の順番の点で上述した液晶表示装置とは異なる。以下の説明では、冗長さを避けるために重複する説明を省略する。

【0195】

20

図 31 を参照して、本実施形態の液晶表示装置 100 における副画素の明暗および極性の変化、ならびに、第 1 および第 2 副画素の液晶層に印加される実効電圧の変化を説明する。

【0196】

図 31 (a) に示すように、本実施形態の液晶表示装置 100 において、期間 1、3 および 5 は第 1 極性期間であり、期間 2、4 および 6 は第 2 極性期間である。ここで、連続する 4 つの垂直走査期間をみると、2 つは第 1 極性期間であり、残りの 2 つは第 2 極性期間である。例えば、図 31 (a) における期間 1 ~ 4 では、期間 1 および期間 3 は第 1 極性期間であり、期間 2 および期間 4 は第 2 極性期間である。本実施形態の液晶表示装置 100 において、第 1 極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（こ 30 こでは、期間 1）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間 3）とがある。また、液晶表示装置 100 において、第 2 極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間 4）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間 2）とがある。

【0197】

図 31 (b) および図 31 (c) に、第 1、第 2 副画素の液晶層に印加される各垂直走査期間の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ をそれぞれ太線で示す。第 1、第 2 副画素の液晶層に印加される実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は、第 1、第 2 副画素電極の電圧と対向電極の電圧 V_c との差の実効値であり、ここでは対向電極の電圧 V_c が一定であるように示している。 40

【0198】

期間 1 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高い。また、第 1 副画素の液晶層に印加される実効電圧の絶対値は、第 2 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図 31 (a) に示すように、期間 1 は第 1 極性期間であり、また、第 1 副画素は第 2 副画素よりも明るい。

【0199】

期間 2 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも低い。また、第 2 副画素の液晶層に印加される実効電圧の絶対値は、第 1 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。した 50

がって、図31(a)に示すように、期間2は第2極性期間であり、また、第2副画素は第1副画素よりも明るい。

【0200】

期間3において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも高い。また、第2副画素の液晶層に印加される実効電圧の絶対値は、第1副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図31(a)に示すように、期間3は第1極性期間であり、また、第2副画素は第1副画素よりも明るい。

【0201】

期間4において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも低い。また、第1副画素の液晶層に印加される実効電圧の絶対値は、第2副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図31(a)に示すように、期間4は第2極性期間であり、また、第1副画素は第2副画素よりも明るい。期間5以降、第1、第2副画素の明暗および極性は、期間1～4における第1、第2副画素の明暗および極性の繰り返しとなる。

【0202】

以上から、図31(a)に示すように、第1副画素の(明暗、極性)は(明、+)、(暗、-)、(暗、+)、(明、-)と順番に変化し、また、第2副画素の(明暗、極性)は(暗、+)、(明、-)、(明、+)、(暗、-)の順番に変化する。このように、本実施形態の液晶表示装置では、副画素の明暗を2垂直走査期間毎に反転するとともに、極性を垂直走査期間毎に反転している。本実施形態において、フレーム周波数は、例えば、120Hzである。

【0203】

図32に、第1、第2副画素の明暗および極性ならびに第1、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化を示す。図32において、連続する4つのフレームをフレームn、n+1、n+2、n+3と示している。

【0204】

図32に示すように、フレームnにおいて第1、第2副画素の極性は+であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)である。また、フレームn+1において第1、第2副画素の極性は-であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)である。

【0205】

フレームn+2において第1、第2副画素の極性は+であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)である。また、フレームn+3において第1、第2副画素の極性は-であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)である。

【0206】

本実施形態の液晶表示装置では、実施形態3の液晶表示装置と同様に、副画素の明暗が2垂直走査期間毎に反転するので、表示のざらつきを抑制することができる。また、本実施形態の液晶表示装置では、実施形態3の液晶表示装置と同様に、第1極性期間および第2極性期間のいずれにおいても第1、第2副画素の明暗が反転するので、図31(b)および図31(c)に示すように、複数の垂直走査期間(例えば、期間1～4)にわたった実効電圧 $V_{Lsp a}$ の平均と実効電圧 $V_{Lsp b}$ の平均とがほぼ等しくなり、対向電圧の調整により、実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ の平均を共にゼロにすることができ、その結果、焼きつき等の信頼性上の問題の発生を抑制することができる。

【0207】

なお、実施形態3の液晶表示装置を説明するのに参照した図28(a)において、極性を反転させると仮定した場合の期間2～5における副画素の明暗および極性は、図31(a)に示した期間1～4における副画素の明暗および極性と一致する。したがって、本実施形態の液晶表示装置は、実施形態3の液晶表示装置と実質的に同じ効果を奏する。

【0208】

なお、実施形態3の液晶表示装置において、図14および図15を参照して説明したようにドット反転駆動を行う場合、副画素1-a-A、1-a-Bの明暗および極性が図31(a)の期間1～4に示すように変化するとき、副画素2-a-A、2-a-Bの明暗および極性は、図28(a)の期間2～5に示すように変化する。

10

【0209】

(実施形態5)

以下、本発明による液晶表示装置の第5実施形態を説明する。本実施形態の液晶表示装置100は、連続する4つの垂直走査期間における副画素の明暗、極性および実効電圧の変化の順番の点で上述した液晶表示装置とは異なる。以下の説明では、冗長さを避けるために重複する説明を省略する。

【0210】

図33を参照して、本実施形態の液晶表示装置100における副画素の明暗および極性の変化、ならびに、第1および第2副画素の液晶層に印加される実効電圧の変化を説明する。

20

【0211】

図33(a)に示すように、本実施形態の液晶表示装置100において、期間1、4および5は第1極性期間であり、期間2、3および6は第2極性期間である。ここで、連続する4つの垂直走査期間をみると、2つは第1極性期間であり、残りの2つは第2極性期間である。例えば、図33(a)における期間1～4では、期間1および期間4は第1極性期間であり、期間2および期間3は第2極性期間である。本実施形態の液晶表示装置100において、第1極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間1）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間4）とがある。また、液晶表示装置100において、第2極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間2）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間3）とがある。

30

【0212】

図33(b)および図33(c)に、第1、第2副画素の液晶層に印加される各垂直走査期間の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ をそれぞれ太線で示す。第1、第2副画素の液晶層に印加される実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は、第1、第2副画素電極の電圧と対向電極の電圧 V_c との差の実効値であり、ここでは対向電極の電圧 V_c が一定であるように示している。

【0213】

期間1において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも高い。また、第1副画素の液晶層に印加される実効電圧の絶対値は、第2副画素の液晶層に印加される実効電圧の絶対値よりも大きい（ $|V_{Lsp a}| > |V_{Lsp b}|$ ）。したがって、図33(a)に示すように、期間1は第1極性期間であり、また、第1副画素は第2副画素よりも明るい。

40

【0214】

期間2において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも低い。また、第1副画素の液晶層に印加される実効電圧の絶対値は、第2副画素の液晶層に印加される実効電圧の絶対値よりも大きい（ $|V_{Lsp a}| > |V_{Lsp b}|$ ）。したがって、図33(a)に示すように、期間2は第2極性期間であり、また、第1副画素は第2副画素よりも明るい。

【0215】

50

期間 3 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも低い。また、第 2 副画素の液晶層に印加される実効電圧の絶対値は、第 1 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図 33 (a) に示すように、期間 3 は第 2 極性期間であり、また、第 2 副画素は第 1 副画素よりも明るい。

【0216】

期間 4 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高い。また、第 2 副画素の液晶層に印加される実効電圧の絶対値は、第 1 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図 33 (a) に示すように、期間 4 は第 1 極性期間であり、また、第 2 副画素は第 1 副画素よりも明るい。期間 5 以降、第 1、第 2 副画素の明暗および極性は、期間 1 ~ 4 における第 1、第 2 副画素の明暗および極性の繰り返しとなる。本実施形態の液晶表示装置においてフレーム周波数は例えば 120 Hz である。

【0217】

以上から、図 33 (a) に示すように、第 1 副画素の (明暗、極性) は (明、+)、(明、-)、(暗、-)、(暗、+) と順番に変化し、また、第 2 副画素の (明暗、極性) は (暗、+)、(暗、-)、(明、-)、(明、+) の順番に変化する。このように、本実施形態の液晶表示装置では、副画素の明暗を 2 垂直走査期間毎に反転するとともに、副画素の明暗の反転するときと 1 垂直走査期間ずれたときに極性を 2 垂直走査期間毎に反転している。本実施形態の液晶表示装置では、特許文献 1 の液晶表示装置とは異なり、副画素の明暗が 2 垂直走査期間毎に反転するので、表示のざらつきを抑制することができる。また、本実施形態の液晶表示装置では、特許文献 2 の液晶表示装置とは異なり、第 1 極性期間および第 2 極性期間のいずれにおいても第 1、第 2 副画素の明暗が反転するので、図 33 (b) および図 33 (c) に示すように、複数の垂直走査期間 (例えば、期間 1 ~ 4) にわたった実効電圧 $V_{Lsp a}$ の平均と実効電圧 $V_{Lsp b}$ の平均とがほぼ等しくなり、対向電圧の調整により、実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ の平均を共にゼロにすることができ、その結果、焼きつき等の信頼性上の問題の発生を抑制することができる。

【0218】

次いで、図 34 を参照して、複数の垂直走査期間にわたる電圧の変化を説明する。

【0219】

図 34 において、 V_g は走査線の電圧を示し、 $V_{cs a}$ は第 1 補助容量配線の電圧を示し、 $V_{cs b}$ は第 2 補助容量配線の電圧を示し、 $V_{Lsp a}$ は第 1 副画素の液晶層に印加される実効電圧を示し、 $V_{Lsp b}$ は第 2 副画素の液晶層に印加される実効電圧を示している。ここでは、第 1、第 2 補助容量配線の電圧は、表示期間 AH において 10 H ごとに増加または減少して 20 H を 1 周期として周期的に変化する。また、第 1、第 2 補助容量配線の電圧は、第 1 ~ 第 4 調整期間 BH において 18 H ごとに増加または減少する。

【0220】

図 35 に、第 1、第 2 副画素の明暗および極性ならびに第 1、第 2 副画素の垂直走査期間における始めの補助容量配線の電圧の変化を示す。図 35 において、連続する 4 つのフレームをフレーム n 、 $n+1$ 、 $n+2$ 、 $n+3$ と示している。

【0221】

図 35 に示すように、フレーム n において第 1、第 2 副画素の極性は + であり、かつ、第 1 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加 (「↑」) で、第 2 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少 (「↓」) である。また、フレーム $n+1$ において第 1、第 2 副画素の極性は - であり、かつ、第 1 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少 (「↓」) で、第 2 副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加 (「↑」) である。

【0222】

フレーム $n+2$ において第 1、第 2 副画素の極性は - であり、かつ、第 1 副画素の垂直

10

20

30

40

50

走査期間における始めの補助容量配線の電圧の変化は増加（「↑」）で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少（「↓」）である。また、フレーム $n+3$ において第1、第2副画素の極性は+であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少（「↓」）で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加（「↑」）である。

【0223】

以上のように、第1、第2補助容量配線の電圧の変化に応じて第1、第2副画素の液晶層に印加される実効電圧が変化することにより、第1副画素の（明暗、極性）は、（明、+）、（明、-）、（暗、-）、（暗、+）と順番に変化し、また、第2副画素の（明暗、極性）は、（暗、+）、（暗、-）、（明、-）、（明、+）、の順番に変化する。したがって、本実施形態の液晶表示装置でも、 γ 特性の視野角依存性を向上させた液晶表示装置において表示品位の低下を抑制することができる。

10

【0224】

（実施形態6）

以下、本発明による液晶表示装置の第6実施形態を説明する。本実施形態の液晶表示装置100は、連続する4つの垂直走査期間における副画素の明暗、極性および実効電圧の変化の順番の点で上述した液晶表示装置とは異なる。以下の説明では、冗長さを避けるために重複する説明を省略する。

【0225】

図36を参照して、本実施形態の液晶表示装置100における副画素の明暗および極性の変化、ならびに、第1および第2副画素の液晶層に印加される実効電圧の変化を説明する。

20

【0226】

図36（a）に示すように、本実施形態の液晶表示装置100において、期間1、2、5および6は第1極性期間であり、期間3、4は第2極性期間である。ここで、連続する4つの垂直走査期間をみると、2つは第1極性期間であり、残りの2つは第2極性期間である。例えば、図36（a）における期間1～4では、期間1および期間2は第1極性期間であり、期間3および期間4は第2極性期間である。本実施形態の液晶表示装置100において、第1極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間1）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間2）とがある。また、液晶表示装置100において、第2極性期間には、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間4）と、 $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間3）とがある。

30

【0227】

図36（b）および図36（c）に、第1、第2副画素の液晶層に印加される各垂直走査期間の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ をそれぞれ太線で示す。第1、第2副画素の液晶層に印加される実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は、第1、第2副画素電極の電圧と対向電極の電圧 V_c との差の実効値であり、ここでは対向電極の電圧 V_c が一定であるように示している。

【0228】

期間1において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも高い。また、第1副画素の液晶層に印加される実効電圧の絶対値は、第2副画素の液晶層に印加される実効電圧の絶対値よりも大きい（ $|V_{Lsp a}| > |V_{Lsp b}|$ ）。したがって、図36（a）に示すように、期間1は第1極性期間であり、また、第1副画素は第2副画素よりも明るい。

40

【0229】

期間2において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも高い。また、第2副画素の液晶層に印加される実効電圧の絶対値は、第1副画素の液晶層に印加される実効電圧の絶対値よりも大きい（ $|V_{Lsp a}| < |V_{Lsp b}|$ ）。したがって、図36（a）に示すように、期間2は第1極性期間であり、また、第2副画素は

50

第1副画素よりも明るい。

【0230】

期間3において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも低い。また、第1副画素の液晶層に印加される実効電圧の絶対値は、第2副画素の液晶層に印加される実効電圧の絶対値よりも低い ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図36(a)に示すように、期間3は第2極性期間であり、また、第2副画素は第1副画素よりも明るい。

【0231】

期間4において、第1副画素電極および第2副画素電極の電圧は対向電極の電圧よりも低い。また、第1副画素の液晶層に印加される実効電圧の絶対値は、第2副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図36(a)に示すように、期間4は第2極性期間であり、また、第1副画素は第2副画素よりも明るい。期間5以降、第1、第2副画素の明暗および極性は、期間1～4における第1、第2副画素の明暗および極性の繰り返しとなる。

【0232】

以上から、図36(a)に示すように、第1副画素の(明暗、極性)は(明、+)、(暗、+)、(暗、-)、(明、-)と順番に変化し、また、第2副画素の(明暗、極性)は(暗、+)、(明、+)、(明、-)、(暗、-)の順番に変化する。このように、本実施形態の液晶表示装置では、副画素の明暗を2垂直走査期間毎に反転するとともに、副画素の明暗の反転するときと1垂直走査期間ずらした状態で極性を2垂直走査期間毎に反転している。本実施形態の液晶表示装置では、実施形態5の液晶表示装置と同様に、副画素の明暗が2垂直走査期間毎に反転するので、表示のざらつきを抑制することができる。また、本実施形態の液晶表示装置では、実施形態5の液晶表示装置と同様に、第1極性期間および第2極性期間のいずれにおいても第1、第2副画素の明暗が反転するので、図36(b)および図36(c)に示すように、複数の垂直走査期間(例えば、期間1～4)にわたった実効電圧 $V_{Lsp a}$ の平均と実効電圧 $V_{Lsp b}$ の平均とがほぼ等しくなり、対向電圧の調整により、実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ の平均を共にゼロにすることができ、その結果、焼きつき等の信頼性上の問題の発生を抑制することができる。

【0233】

図37に、第1、第2副画素の明暗および極性ならびに第1、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化を示す。図37において、連続する4つのフレームをフレーム n 、 $n+1$ 、 $n+2$ 、 $n+3$ と示している。

【0234】

図37に示すように、フレーム n において第1、第2副画素の極性は+であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)である。また、フレーム $n+1$ において第1、第2副画素の極性は+であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)である。

【0235】

フレーム $n+2$ において第1、第2副画素の極性は-であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)である。また、フレーム $n+3$ において第1、第2副画素の極性は-であり、かつ、第1副画素の垂直走査期間における始めの補助容量配線の電圧の変化は減少(「↓」)で、第2副画素の垂直走査期間における始めの補助容量配線の電圧の変化は増加(「↑」)である。

【0236】

なお、図36(a)において第1副画素と第2副画素とを入れ換えると仮定した場合の期間2～5における副画素の明暗および極性は、実施形態5を説明するために参照した図

33 (a) に示した期間 1～4 における副画素の明暗および極性と一致する。したがって、第 1 副画素電極の表示面積が第 2 副画素電極の表示面積と等しい場合、本実施形態の液晶表示装置は、実施形態 5 の液晶表示装置と実質的に同じ効果を奏する。

【0237】

なお、実施形態 6 の液晶表示装置において、図 14 および図 15 を参照して説明したようにドット反転駆動を行う場合、副画素 1-a-A、1-a-B の明暗および極性が図 36 (a) の期間 1～4 に示すように変化するとき、副画素 2-a-A、2-a-B の明暗および極性は、図 33 (a) の期間 2～5 に示すように変化する。

【0238】

(実施形態 7)

10

以下、本発明による液晶表示装置の第 7 実施形態を説明する。本実施形態の液晶表示装置は、副画素の輝度が中間輝度を介して変化する点で実施形態 1～6 の液晶表示装置とは異なる。以下の説明では、冗長さを避けるために重複する説明を省略する。

【0239】

図 38 を参照して、本実施形態の液晶表示装置 100 における副画素の明暗および極性の変化、ならびに、第 1 および第 2 副画素の液晶層に印加される実効電圧の変化を説明する。図 38 (a) に示すように、本実施形態の液晶表示装置 100 において、期間 1、3 および 5 は第 1 極性期間であり、期間 2、4 および 6 は第 2 極性期間である。ここで、連続する 4 つの垂直走査期間をみると、2 つは第 1 極性期間であり、残りの 2 つは第 2 極性期間である。例えば期間 1～4 では、期間 1 および期間 3 が第 1 極性期間であり、期間 2 および期間 4 が第 2 極性期間である。また、第 1 極性期間は、 $|V_{Lsp a}| > |V_{Lsp b}|$ を満たす期間（ここでは、期間 1）および $|V_{Lsp a}| < |V_{Lsp b}|$ を満たす期間（ここでは、期間 3）であり、第 2 極性期間は、 $V_{Lsp a}$ が $V_{Lsp b}$ と等しい期間（期間 2 および 4）である。

20

【0240】

図 38 (b) および図 38 (c) に、第 1、第 2 副画素の液晶層に印加される各垂直走査期間の実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ をそれぞれ太線で示す。第 1、第 2 副画素の液晶層に印加される実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ は、第 1、第 2 副画素電極の電圧と対向電極の電圧 V_c との差の実効値であり、ここでは対向電極の電圧 V_c が一定であるように示している。

30

【0241】

期間 1 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高い。また、第 1 副画素の液晶層に印加される実効電圧の絶対値は、第 2 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| > |V_{Lsp b}|$)。したがって、図 38 (a) に示すように、期間 1 は第 1 極性期間であり、また、第 1 副画素は第 2 副画素よりも明るい。

【0242】

期間 2 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも低い。また、第 1 副画素の液晶層に印加される実効電圧は、第 2 副画素の液晶層に印加される実効電圧と等しい ($V_{Lsp a} = V_{Lsp b}$)。したがって、図 38 (a) に示すように、期間 2 は第 2 極性期間であり、また、第 1 副画素の明るさは第 2 副画素の明るさと等しい。

40

【0243】

期間 3 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも高い。また、第 2 副画素の液晶層に印加される実効電圧の絶対値は、第 1 副画素の液晶層に印加される実効電圧の絶対値よりも大きい ($|V_{Lsp a}| < |V_{Lsp b}|$)。したがって、図 38 (a) に示すように、期間 3 は第 1 極性期間であり、また、第 2 副画素は第 1 副画素よりも明るい。

【0244】

期間 4 において、第 1 副画素電極および第 2 副画素電極の電圧は対向電極の電圧よりも

50

低い。また、第1副画素の液晶層に印加される実効電圧は、第2副画素の液晶層に印加される実効電圧と等しい ($V_{Lsp a} = V_{Lsp b}$)。したがって、図38(a)に示すように、期間4は第2極性期間であり、また、第1副画素の明るさは第2副画素の明るさと等しい。期間5以降、第1、第2副画素の明暗および極性は、期間1～4における第1、第2副画素の明暗および極性の繰り返しとなる。

【0245】

以上から、図38(a)に示すように、第1副画素の(明暗、極性)は(明、+)、(中、-)、(暗、+)、(中、-)と順番に変化し、また、第2副画素の(明暗、極性)は(暗、+)、(中、-)、(明、+)、(中、-)の順番に変化する。ここで、「中」は、第1副画素の明るさ(輝度)が第2副画素の明るさ(輝度)と等しいことを示す。このように、本実施形態の液晶表示装置では、副画素の輝度を垂直走査期間毎に中間輝度を介して3段階に変化させるとともに、極性を垂直走査期間毎に反転している。

【0246】

本実施形態の液晶表示装置では、副画素の明暗が反転するので、表示のざらつきを抑制することができる。また、本実施形態の液晶表示装置では、図38(b)および図38(c)に示すように、複数の垂直走査期間(例えば、期間1～4)にわたった実効電圧 $V_{Lsp a}$ の平均と実効電圧 $V_{Lsp b}$ の平均とがほぼ等しくなり、対向電圧の調整により、実効電圧 $V_{Lsp a}$ 、 $V_{Lsp b}$ の平均を共にゼロにすることができ、その結果、焼きつき等の信頼性上の問題の発生を抑制することができる。

【0247】

次いで、図39A、図39Bおよび図40を参照しながら、本実施形態の液晶表示装置における副画素の液晶層に印加される実効電圧の変化を説明する。なお、以下の説明において、連続する4つのフレーム(垂直走査期間)をフレーム n 、 $n+1$ 、 $n+2$ 、 $n+3$ とする。

【0248】

図39Aに、フレーム n において変化した各副画素の明暗および極性を示し、図39Bに、フレーム $n+1$ において変化した各副画素の明暗および極性を示す。本実施形態の液晶表示装置は、図39Aおよび図39Bに示すような画素配列を有しているが、これは、図14を参照して実施形態1の液晶表示装置において説明した画素配列と同様である。したがって、説明を過度に複雑にすることを避けるために、重複する説明を省略する。なお、本実施形態の液晶表示装置では12本の補助容量幹線が設けられており、図39Aおよび図39Bにおいて、12本の各補助容量幹線に接続された補助容量配線をそれぞれ $CS1$ 、 $CS2$ 、 $CS3$ 、 $\dots$ 、 $CS12$ と示している。

【0249】

例示として、画素1-a、1-b、2-a、2-bに含まれる副画素の明暗および極性の変化を説明する。フレーム n では、図39Aに示すように、画素1-aおよび画素2-bの極性は第1極性(+)であり、画素1-bおよび画素2-aの極性は第2極性(-)である。また、副画素1-a-A、1-b-B、2-a-A、2-b-Bは他方の副画素よりも明るい。次いで、フレーム $n+1$ では、図39Bに示すように、各副画素は中間輝度に変化し、各副画素の極性はフレーム n のときと反転する。次いで、フレーム $n+2$ では、各副画素の極性はフレーム $n+1$ のときとは反転し、図39Aに示したのと同様となり、副画素の明暗は、図39Aに示したのと反転する。次いで、フレーム $n+3$ では、図39Bに示したのと同様に、各副画素は中間輝度に変化し、また、各副画素の極性は図39Bに示したのと同じ極性になるように反転する。

【0250】

ここで、本実施形態の液晶表示装置において、ちらつきを抑制するために上述した3つの条件を満たすことを説明する。

【0251】

また、本実施形態の液晶表示装置では、図15を参照して説明した実施形態1の液晶表示装置と同様に、各信号線の電圧および対向電極の電圧を適宜設定することにより、各々

の電界の向きにおいて液晶層に印加される実効電圧をできるだけ一致させており、第1の条件を満たしている。また、本実施形態の液晶表示装置では、図39Aおよび図39Bに示すように、極性の異なる画素を隣接して配置しており、第2の条件を満たしている。また、本実施形態の液晶表示装置では、他方の副画素よりも明るい副画素が可能な限りランダムに、具体的には、図39Aに示すように、「明」および「暗」の記号が副画素単位で市松模様状に配置されており、第3の条件を満たしている。

【0252】

表2に、実施形態1、実施形態3および本実施形態の液晶表示装置についてフレーム周波数を変化させたときの表示品位を示す。表2において、表示品位がよいものを「○」で、表示品位がよいものを「×」で示している。表2に示すように、本実施形態の液晶表示装置では、フレーム周波数を90Hz以上にすれば、良好な表示品位を得ることができる。

10

【0253】

【表2】

フレーム周波数	50Hz	60Hz	75Hz	90Hz	120Hz
実施形態1（図6参照）					
視野角改善効果	○	○	○	○	×
ざらつき	○	○	○	○	○
ちらつき(フリッカー)	×	○	○	○	○
信頼性	○	○	○	○	○
実施形態3（図28参照）					
視野角改善効果	○	○	○	○	○
ざらつき	○	○	○	○	○
ちらつき(フリッカー)	×	×	×	×	○
信頼性	○	○	○	○	○
実施形態7（図38参照）					
視野角改善効果	○	○	○	○	○
ざらつき	○	○	○	○	○
ちらつき(フリッカー)	×	×	×	○	○
信頼性	○	○	○	○	○

20

30

【0254】

図40を参照して、本実施形態の液晶表示装置における信号線の電圧、第1、第2補助容量幹線の電圧、走査線の電圧、および、第1、第2補助容量幹線の電圧変化に応じて変化する副画素の液晶層に印加される実効電圧の変化を、図39Aおよび図39Bにおいて破線で囲んだ副画素1-a-A、1-a-Bについて説明する。図40において、 V_{sa} は信号線 S_a の電圧を示し、 V_{sb} は信号線 S_b の電圧を示し、 V_{cs1} は第1補助容量幹線 CS_1 の電圧を示し、 V_{cs2} は第2補助容量幹線 CS_2 の電圧を示し、 V_{g1} は走査線 G_1 の電圧を示し、 $V_{Lsp1-a-A}$ 、 $V_{Lsp1-a-B}$ は副画素1-a-A、1-a-Bの液晶層に印加される実効電圧を示している。

40

【0255】

図40には、4つのフレーム $n \sim n+3$ における各電圧波形が示されており、図38、図39Aおよび図39Bを参照して説明したように、副画素1-a-Aの輝度を（明、中、暗、中）、副画素1-a-Bの輝度を（暗、中、明、中）と変化させながら、それぞれの極性を（+、-、+、-）と反転させている。各フレームの書き込み動作は、走査線 G

50

1の電圧 V_{g1} が V_{gH} （ハイレベル）となる時点から開始される。入力映像信号の1垂直走査期間（ $V-T_{total}$ ）は801Hである。また、第1補助容量幹線 $CS1$ の電圧 V_{cs1} は、6H毎に第1レベル（ $VL1$ ）、第2レベル（ $VL2$ ）、第3レベル（ $VL3$ ）、第2レベル（ $VL2$ ）が交互に切り替わる波形であり、電圧 V_{cs1} と V_{cs2} は互いに 180° 位相が異なる。

【0256】

図40において、走査線 $G1$ の電圧 V_{g1} が V_{gL} （ローレベル）になってから補助容量配線の電圧 V_{cs1} 、 V_{cs2} のレベルが最初に変化するまでの期間は3Hである。第1補助容量幹線 $CS1$ の電圧 V_{cs1} の表示期間（第1波形の期間）の周期は24Hであり、振幅が一定値（第1レベル、第2レベルおよび第3レベル）となる期間はそれぞれ6Hであるので、3Hは、補助容量配線の電圧 V_{cs} の振幅が一定値となる期間の半分（＝表示期間における周期の4分の1の期間）に相当する。

10

【0257】

フレーム n 、 $n+2$ において走査線 $G1$ が選択されているとき、信号線 Sa の電圧 V_{sa} は対向電極の電圧よりも高い。また、フレーム $n+1$ 、 $n+3$ において走査線 $G1$ が選択されているとき、信号線 Sa の電圧 V_{sa} は対向電極の電圧よりも低い。

【0258】

以下、図40を参照して、画素 $1-a$ の副画素 $1-a-A$ 、 $1-a-B$ におけるフレーム n からフレーム $n+3$ までの明暗および極性を説明する。

【0259】

20

フレーム n では、第1補助容量幹線の電圧 V_{cs1} が第2レベルから低下して第1レベルに維持されているときに走査線 $G1$ が選択されて（走査線の電圧 V_g が V_{gH} となって）いる。走査線 $G1$ が選択されると、副画素 $1-a-A$ 、 $1-a-B$ の副画素電極に対向電極の電圧よりも高い電圧が印加される。走査線 $G1$ の電圧 V_{g1} が V_{gL} に戻った後、第1補助容量幹線の電圧 V_{cs1} は周期的に変化する。走査線 $G1$ の電圧 V_{g1} が V_{gH} から V_{gL} に戻ったときの第1補助容量幹線の電圧 V_{cs1} は $VL1$ であり、第2補助容量幹線の電圧 V_{cs2} は $VL3$ である。第1、第2補助容量幹線の電圧 V_{cs1} 、 V_{cs2} の平均電圧である $VL2$ は $VL1$ よりも高く、 $VL3$ よりも低いので、副画素 $1-a-A$ の液晶層に印加される実効電圧の絶対値は、副画素 $1-a-B$ の液晶層に印加される実効電圧の絶対値よりも大きくなる。それにより、副画素 $1-a-A$ は、副画素 $1-a-B$ よりも明るくなる。

30

【0260】

次いで、フレーム $n+1$ では、第1補助容量幹線の電圧 V_{cs1} が第3レベルから低下して第2レベルに維持されているときに走査線 $G1$ が選択される（走査線の電圧 V_g が V_{gH} となる）。走査線 $G1$ が選択されると、副画素 $1-a-A$ 、 $1-a-B$ の副画素電極に対向電極の電圧よりも低い電圧が印加される。走査線 $G1$ の電圧 V_{g1} が V_{gL} に戻った後、第1補助容量幹線の電圧 V_{cs1} は周期的に変化する。走査線 $G1$ の電圧 V_{g1} が V_{gL} に戻ったとき、第1、第2補助容量幹線の電圧 V_{cs1} 、 V_{cs2} は第1、第2補助容量幹線の電圧 V_{cs1} 、 V_{cs2} の平均電圧と同じ $VL2$ である。したがって、副画素 $1-a-A$ の液晶層に印加される実効電圧の絶対値は、副画素 $1-a-B$ の液晶層に印加される実効電圧の絶対値と等しくなり、それにより、副画素 $1-a-A$ の明るさは、副画素 $1-a-B$ の明るさと等しくなる。

40

【0261】

次いで、フレーム $n+2$ では、第1補助容量幹線の電圧 V_{cs1} が第2レベルから第3レベルに上がったときに走査線 $G1$ が選択されている（走査線の電圧 V_{g1} が V_{gH} となる）。走査線 $G1$ が選択されると、副画素 $1-a-A$ 、 $1-a-B$ の副画素電極に対向電極の電圧よりも高い電圧が印加される。走査線 $G1$ の電圧 V_{g1} が V_{gH} から V_{gL} に戻ったときの第1補助容量幹線の電圧 V_{cs1} は $VL3$ であり、第2補助容量幹線の電圧 V_{cs2} は $VL1$ であるので、副画素 $1-a-A$ の液晶層に印加される実効電圧の絶対値は、副画素 $1-a-B$ の液晶層に印加される実効電圧の絶対値よりも小さくなる。それによ

50

り、副画素 1-a-A は、副画素 1-a-B よりも暗くなる。

【0262】

次いで、フレーム $n+3$ では、第 1 補助容量幹線の電圧 V_{cs1} が第 1 レベルから第 2 レベルに上がった後に走査線 $G1$ が選択されている（走査線の電圧 V_g が V_{gH} となる）。走査線 $G1$ が選択されると、副画素 1-a-A、1-a-B の副画素電極に対向電極の電圧よりも低い電圧が印加される。走査線 $G1$ の電圧 V_{g1} が V_{gH} から V_{gL} に戻ったときの第 1、第 2 補助容量幹線の電圧 V_{cs1} 、 V_{cs2} は V_{L2} であるので、副画素 1-a-A の液晶層に印加される実効電圧の絶対値は、副画素 1-a-B の液晶層に印加される実効電圧の絶対値と等しくなり、それにより、副画素 1-a-A の明るさは、副画素 1-a-B の明るさと等しくなる。

10

【0263】

図 40 を参照した説明から理解されるように、副画素 1-a-A の（明暗、極性）は（明、+）、（中、-）、（暗、+）、（中、-）と順番に変化し、また、副画素 1-a-B の（明暗、極性）は（暗、+）、（中、-）、（明、+）、（中、-）の順番に変化する。また、ここでは、図示しなかったが、副画素 2-a-A の（明暗、極性）は（明、-）、（中、+）、（暗、-）、（中、+）と順番に変化する。このように、本実施形態の液晶表示装置では、副画素の明暗を明、中、暗、中と垂直走査期間毎に変化させるとともに、極性を垂直走査期間毎に反転しており、表示のざらつきを抑制することができる。また、本実施形態の液晶表示装置では、実施形態 1 の液晶表示装置と同様に、第 1 極性期間および第 2 極性期間のいずれも第 1 副画素が第 2 副画素よりも明るい期間を有しているの

20

【0264】

なお、上述した実施形態 1～7 の液晶表示装置では、1 つの画素を構成する副画素の数は 2 つであったが、本発明はこれに限られず、副画素の数を 3 以上にしてもよい。副画素の数が増加するにつれて、 γ 特性のずれ量を改善する効果が大きくなる。画素分割数を 2 個から 4 個に増やすことにより、表示階調の変化に対するずれ量の変化が滑らかになり表示品位はさらに良好になる。但し、分割数が多くなるほど白表示時の透過率（正面）が低下する。特に分割数を 2 個から 4 個に増やすと、白表示時の透過率の低下は著しい。この著しい低下の主な理由は、1 つの副画素の表示面積が著しく低下するからである。 γ 特性の視角依存性の改善効果と白表示時透過率とを考慮して、液晶表示装置の用途などに応じて、分割数を適宜調整すればよい。なお、改善効果が最も顕著に見られるのは、画素分割無しの場合と画素 2 分割の場合（副画素数 2 個の場合）の差であり、副画素の数が増加することに伴う白表示時透過率の低下および量産性の低下を考慮すると、1 つの画素あたりの副画素の数は 2 つであることが好ましい。

30

【0265】

なお、図 13 および図 14 を参照して説明したように、補助容量配線のそれぞれに独立に電圧 V_{cs} を供給する構成を採用してもよい。この場合においては、表示期間および調整期間における電圧 V_{cs} の波形の選択肢が増えるというメリットが得られる。ただし、電圧 V_{cs} は、1 垂直走査期間内に走査線の電圧がローレベルとされてから少なくとも 1 回以上はレベル変化を行う必要がある。また、例えば、走査線の 2 倍の補助容量配線と各補助容量配線にそれぞれ独立に電圧 V_{cs} を供給する構成を備えた液晶表示装置で、走査線の電圧がローレベルとされてから 1 回だけ電圧 V_{cs} のレベル変化を行う場合は、1 垂直走査期間内で、走査線の電圧がローレベルとされてから電圧 V_{cs} がレベル変化を行うまでの時間あるいは、電圧 V_{cs} のレベル変化を行った後、次に走査線の電圧がハイレベルとされるまでの時間が全表示ラインにおいて等しく設定することが望ましい。

40

【0266】

一方、複数の補助容量幹線のそれぞれに対して複数の補助容量配線を設ける構成を採用

50

すると、1つの補助容量幹線に接続された当該複数の補助容量配線の電圧 V_{cs} の振動の振幅を正確に一致させられるという利点を得られる。もちろん、多数の独立な電圧を提供するよりも回路構成を簡単にできるという利点も得られる。

【0267】

さらに、上述した実施形態1～7の液晶表示装置では、特許文献1に記載されたマルチ絵素駆動方法、即ちCSバスラインに矩形波状の電圧を印加することにより、一画素を構成する2つの副画素の輝度を異ならせる方式を採用していたが、本発明はこれに限定されない。

【0268】

本発明の要点は次の2点であり、この2点を満足する実施形態は上記実施形態に限定されない。 10

【0269】

本発明の第1の要点は、1画素を構成する副画素の輝度を入れ替えることにより、各副画素の輝度を一定時間で平均化して副画素間の輝度差を略ゼロとなるように各副画素の輝度の時間変化を最適化することにある。

【0270】

本発明の第2の要点は、各副画素に印加される電圧を一定時間で平均化した値が全ての副画素で略等しくなるように副画素の極性反転を行い、液晶層に印加される実効電圧の変化（輝度の変化）を最適化することにある。なお、信頼性の観点から、副画素間の平均実効電圧の差は1V以下であることが望ましい。 20

【0271】

上記2つの要点を満足する液晶表示装置の例としては画素の極性（+、-）と副画素の明るさ（明、暗）を組み合わせた4つのフレーム、（明、+）、（明、-）、（暗、+）、（暗、-）を一定期間内で同量含むものがある。また、別の液晶表示装置としては明暗の中間輝度を有する構成では（明、+）、（暗、+）と（中、-）、（中、-）或いは（明、-）、（暗、-）と（中、-）、（中、-）の4つのフレームを一定期間内で同量含むものがある。

【0272】

上記要点を満足するためには、上述した実施形態1～7の液晶表示装置に限定されず、フレーム毎に副画素の極性と輝度を制御してもよい。例えば、各副画素のTFT素子が副画素毎に独立のデータ信号、走査信号で駆動する液晶表示装置であってもよい。 30

【0273】

または、本発明の液晶表示装置は、図25に示したように、各副画素のTFT素子が副画素毎に独立のデータ信号で輝度を制御し、共通の走査線によって駆動される液晶表示装置であってもよい。この場合、副画素の輝度および極性を独立のデータ信号で供給することにより、各副画素の輝度および極性を制御することができる。

【0274】

あるいは、本発明の液晶表示装置は、各副画素のTFT素子が副画素毎に共通のデータ信号で輝度を制御し、別個の走査線によって駆動される液晶表示装置であってもよい。この場合、1フレームの時間をさらに分割し各副画素に対応した輝度と極性をデータ信号に供給し、それぞれの副画素で走査時間或いはタイミングを設定する（1フレーム内で時分割する）ことにより、各副画素の輝度および極性を制御することができる。 40

【0275】

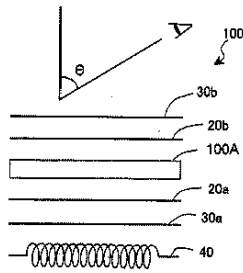
なお、参考のために、本願の基礎出願である特願2006-228476、および、それに関連する特願2006-228475の開示内容を本明細書に援用する。

【産業上の利用可能性】

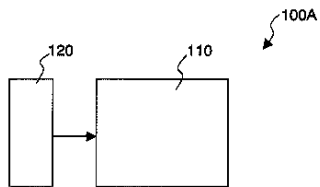
【0276】

本発明によると、 γ 特性の視野角依存性が改善された表示品位の極めて高い大型あるいは高精細の液晶表示装置が提供される。本発明の液晶表示装置は、例えば30型以上の大型のテレビ受像機として好適に用いられる。 50

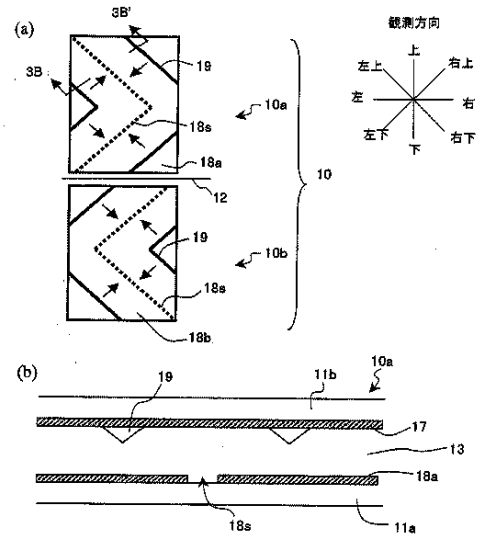
【図 1】



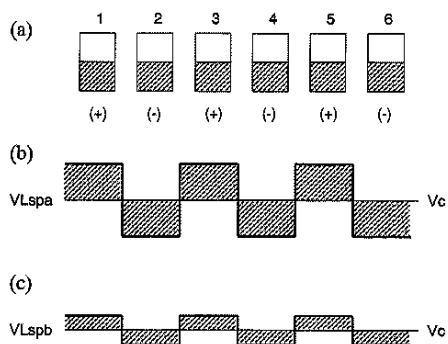
【図 2】



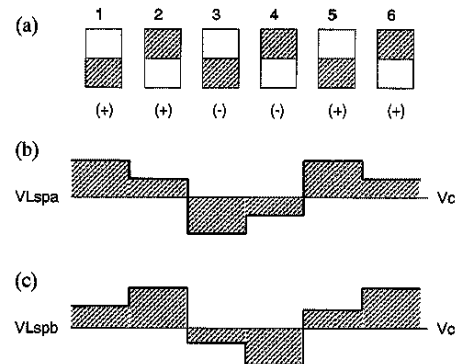
【図 3】



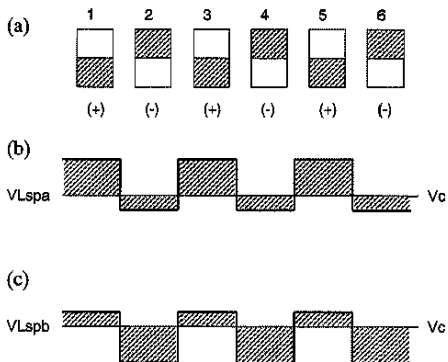
【図 4】



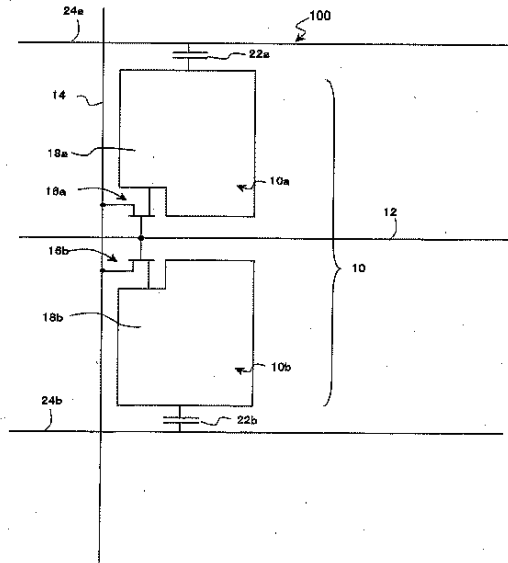
【図 6】



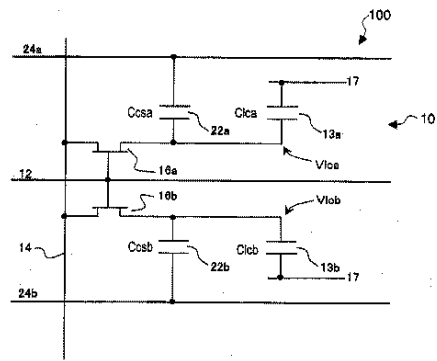
【図 5】



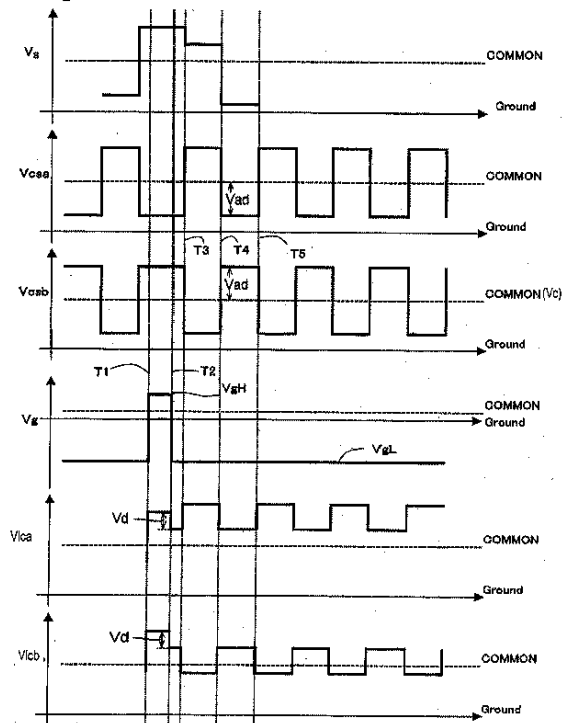
【図 7】



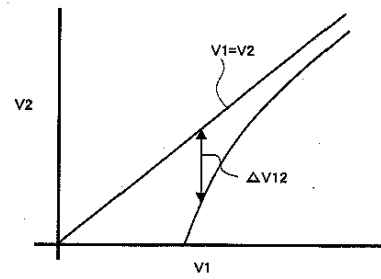
【図 8】



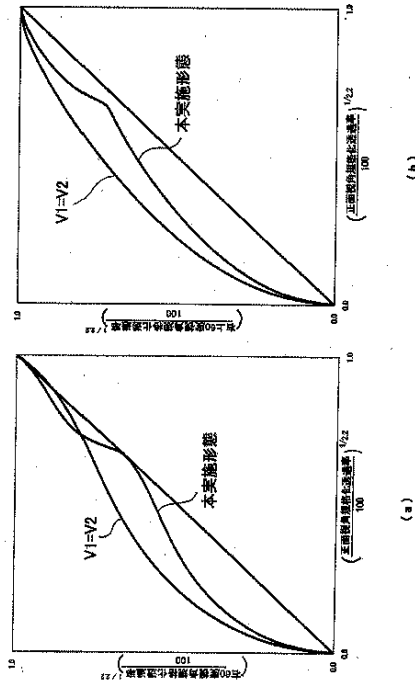
【図 9】



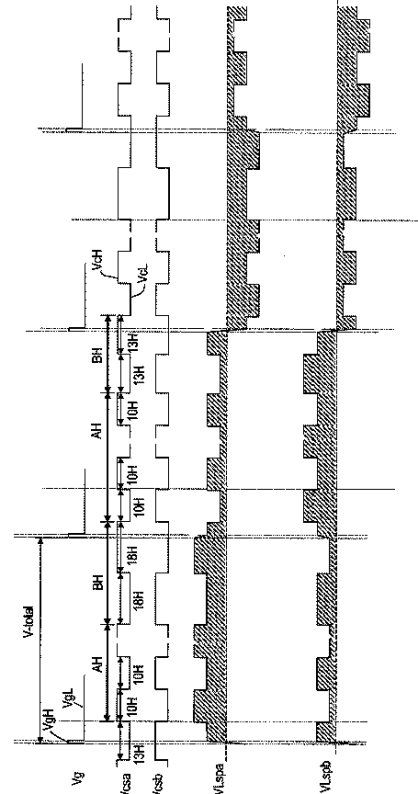
【図 10】



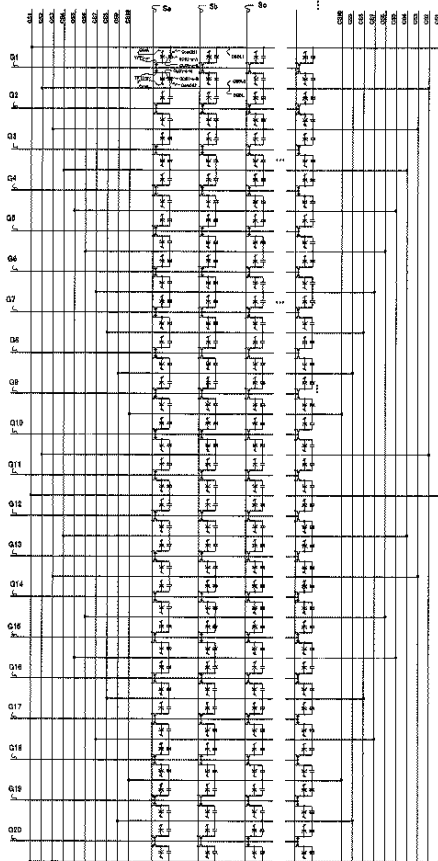
【図 1 1】



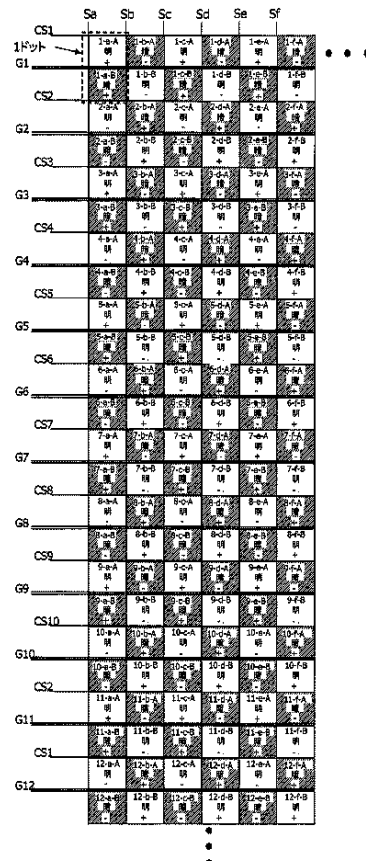
【図 1 2】



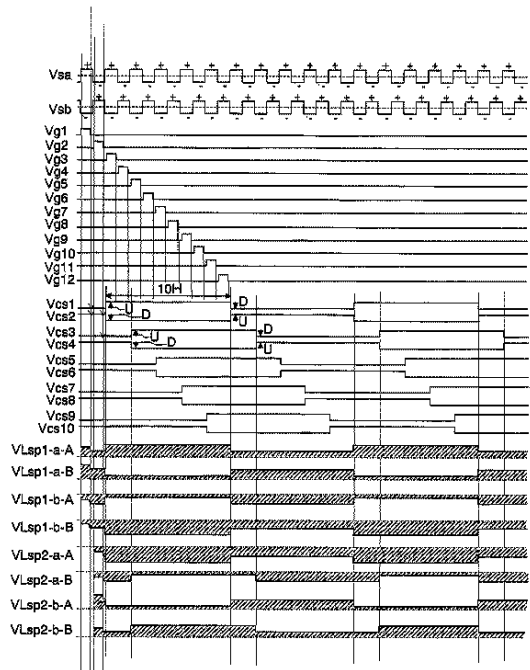
【図 1 3】



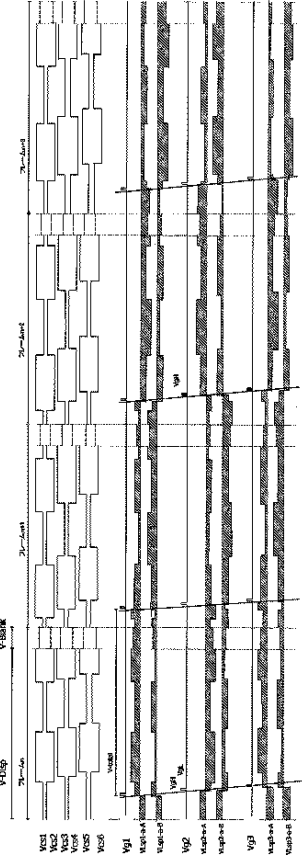
【図 1 4】



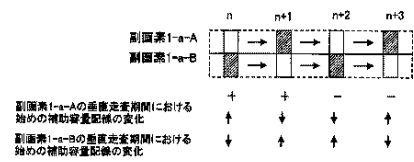
【図 15】



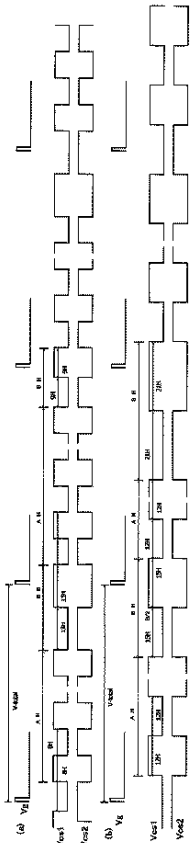
【図 16】



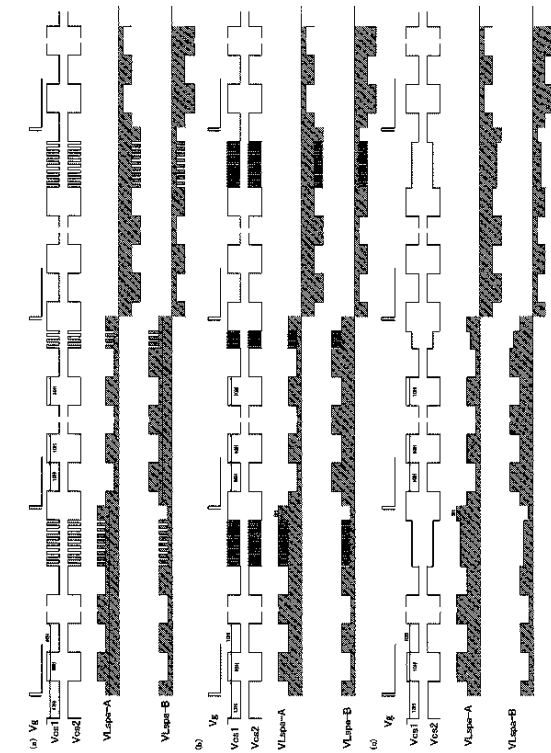
【図 17】



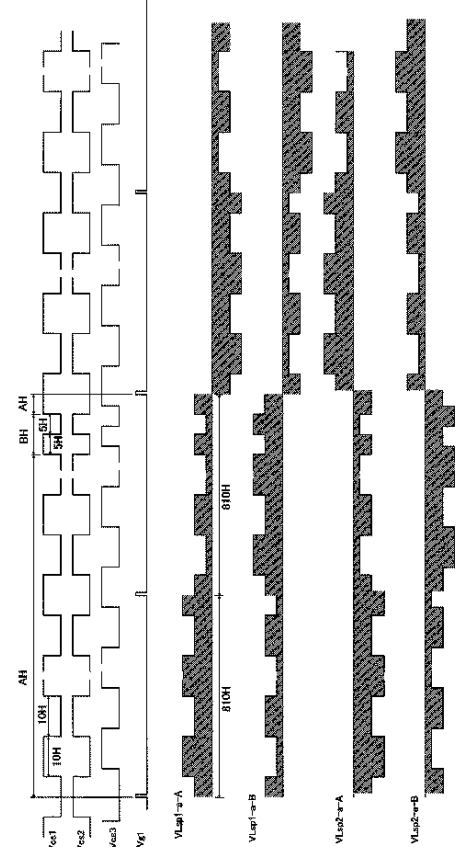
【図 18】



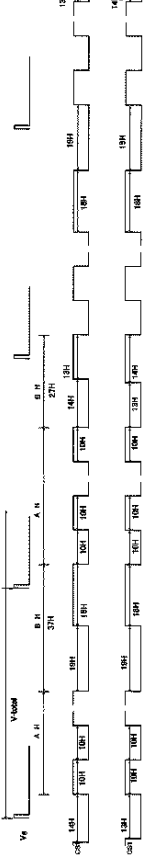
【図 1 9】



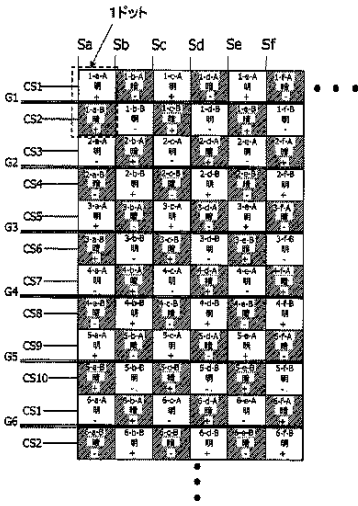
【図 2 0】



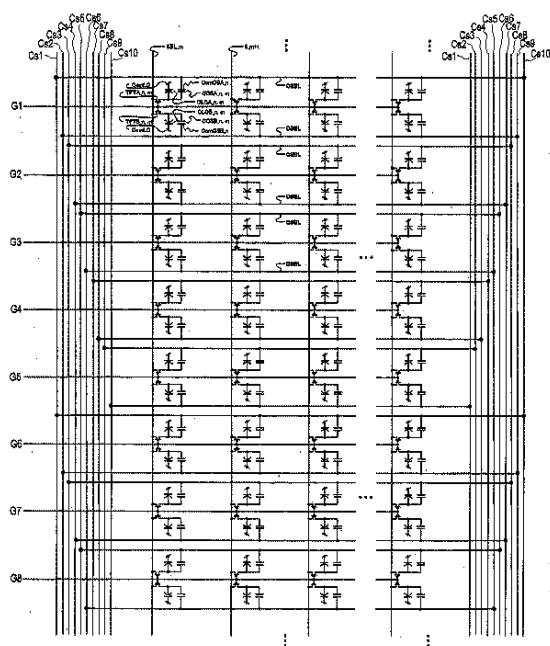
【図 2 1】



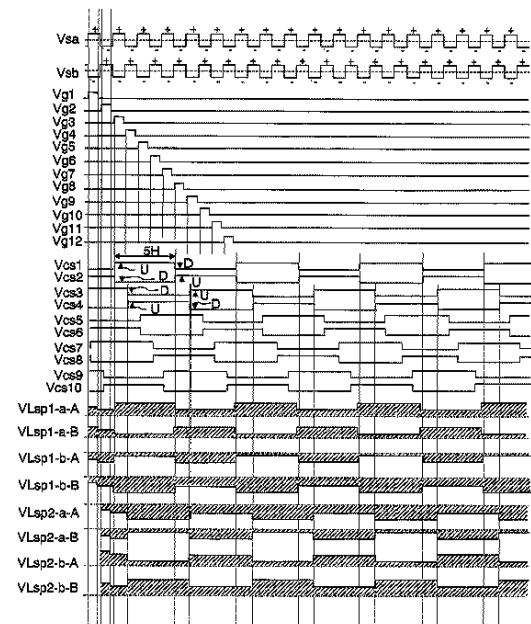
【図 2 2】



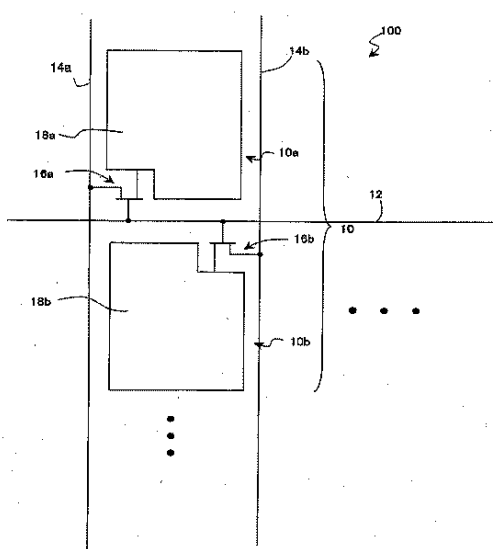
【図 2 3】



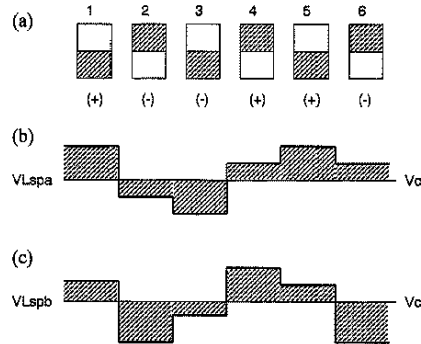
【図 2 4】



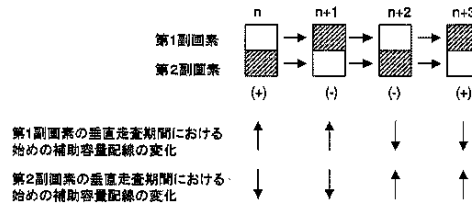
【図 2 5】



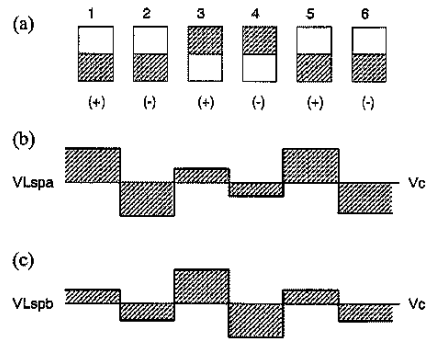
【図 2 6】



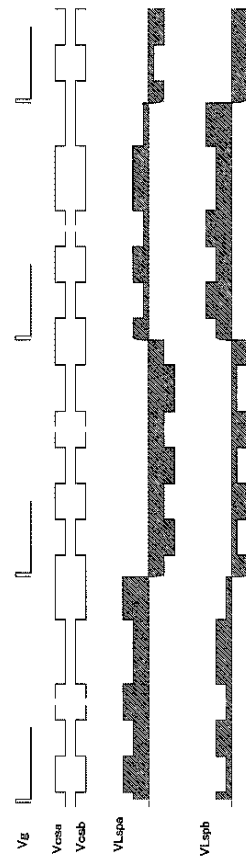
【図 2 7】



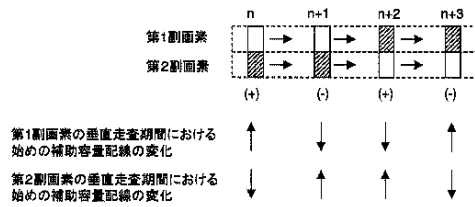
【図 28】



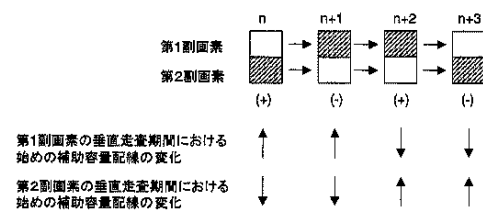
【図 29】



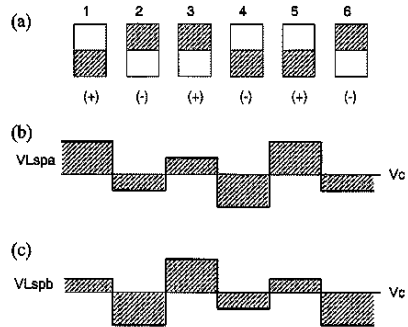
【図 30】



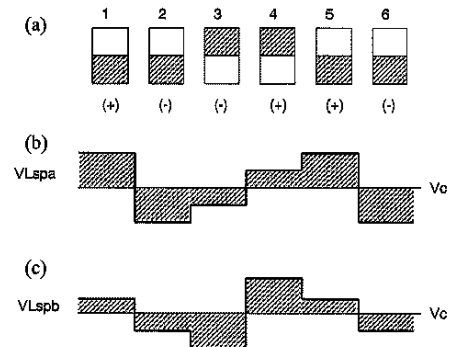
【図 32】



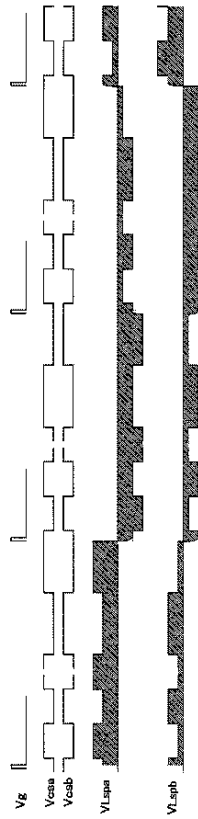
【図 31】



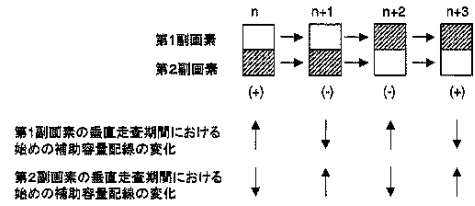
【図 33】



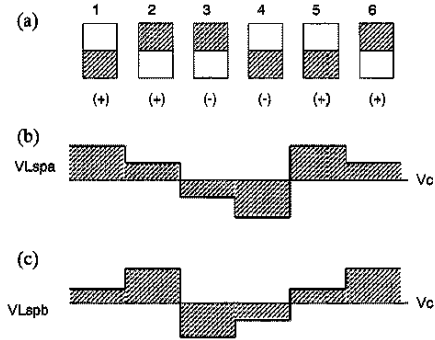
【図 3 4】



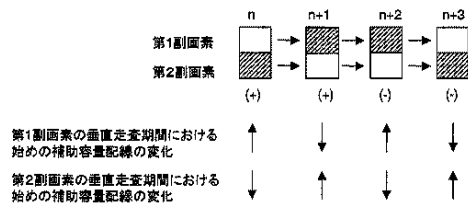
【図 3 5】



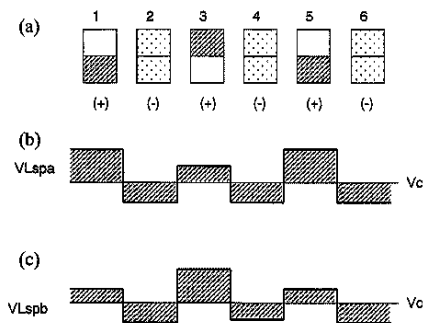
【図 3 6】



【図 3 7】



【図 3 8】



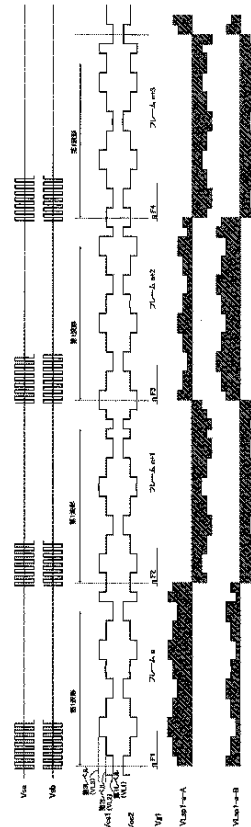
【図 3 9 A】

	Sa	Sb	Sc	Sd	Se	Sf	...
1ドット	1-A 前	1-B 前	1-C 前	1-D 前	1-E 前	1-F 前	...
G1	1-A 後	1-B 後	1-C 後	1-D 後	1-E 後	1-F 後	...
CS2	2-A 前	2-B 前	2-C 前	2-D 前	2-E 前	2-F 前	...
G2	2-A 後	2-B 後	2-C 後	2-D 後	2-E 後	2-F 後	...
CS3	3-A 前	3-B 前	3-C 前	3-D 前	3-E 前	3-F 前	...
G3	3-A 後	3-B 後	3-C 後	3-D 後	3-E 後	3-F 後	...
CS4	4-A 前	4-B 前	4-C 前	4-D 前	4-E 前	4-F 前	...
G4	4-A 後	4-B 後	4-C 後	4-D 後	4-E 後	4-F 後	...
CS5	5-A 前	5-B 前	5-C 前	5-D 前	5-E 前	5-F 前	...
G5	5-A 後	5-B 後	5-C 後	5-D 後	5-E 後	5-F 後	...
CS6	6-A 前	6-B 前	6-C 前	6-D 前	6-E 前	6-F 前	...
G6	6-A 後	6-B 後	6-C 後	6-D 後	6-E 後	6-F 後	...
CS7	7-A 前	7-B 前	7-C 前	7-D 前	7-E 前	7-F 前	...
G7	7-A 後	7-B 後	7-C 後	7-D 後	7-E 後	7-F 後	...
CS8	8-A 前	8-B 前	8-C 前	8-D 前	8-E 前	8-F 前	...
G8	8-A 後	8-B 後	8-C 後	8-D 後	8-E 後	8-F 後	...
CS9	9-A 前	9-B 前	9-C 前	9-D 前	9-E 前	9-F 前	...
G9	9-A 後	9-B 後	9-C 後	9-D 後	9-E 後	9-F 後	...
CS10	10-A 前	10-B 前	10-C 前	10-D 前	10-E 前	10-F 前	...
G10	10-A 後	10-B 後	10-C 後	10-D 後	10-E 後	10-F 後	...
CS11	11-A 前	11-B 前	11-C 前	11-D 前	11-E 前	11-F 前	...
G11	11-A 後	11-B 後	11-C 後	11-D 後	11-E 後	11-F 後	...
CS12	12-A 前	12-B 前	12-C 前	12-D 前	12-E 前	12-F 前	...
G12	12-A 後	12-B 後	12-C 後	12-D 後	12-E 後	12-F 後	...

【図 39 B】

	Se	Sb	Sc	Sd	Se	Sf
CS1	1-a-A	1-a-B	1-a-C	1-a-D	1-a-E	1-a-F
G1	1-b-A	1-b-B	1-b-C	1-b-D	1-b-E	1-b-F
CS2	2-a-A	2-a-B	2-a-C	2-a-D	2-a-E	2-a-F
G2	2-b-A	2-b-B	2-b-C	2-b-D	2-b-E	2-b-F
CS3	3-a-A	3-a-B	3-a-C	3-a-D	3-a-E	3-a-F
G3	3-b-A	3-b-B	3-b-C	3-b-D	3-b-E	3-b-F
CS4	4-a-A	4-a-B	4-a-C	4-a-D	4-a-E	4-a-F
G4	4-b-A	4-b-B	4-b-C	4-b-D	4-b-E	4-b-F
CS5	5-a-A	5-a-B	5-a-C	5-a-D	5-a-E	5-a-F
G5	5-b-A	5-b-B	5-b-C	5-b-D	5-b-E	5-b-F
CS6	6-a-A	6-a-B	6-a-C	6-a-D	6-a-E	6-a-F
G6	6-b-A	6-b-B	6-b-C	6-b-D	6-b-E	6-b-F
CS7	7-a-A	7-a-B	7-a-C	7-a-D	7-a-E	7-a-F
G7	7-b-A	7-b-B	7-b-C	7-b-D	7-b-E	7-b-F
CS8	8-a-A	8-a-B	8-a-C	8-a-D	8-a-E	8-a-F
G8	8-b-A	8-b-B	8-b-C	8-b-D	8-b-E	8-b-F
CS9	9-a-A	9-a-B	9-a-C	9-a-D	9-a-E	9-a-F
G9	9-b-A	9-b-B	9-b-C	9-b-D	9-b-E	9-b-F
CS10	10-a-A	10-a-B	10-a-C	10-a-D	10-a-E	10-a-F
G10	10-b-A	10-b-B	10-b-C	10-b-D	10-b-E	10-b-F
CS11	11-a-A	11-a-B	11-a-C	11-a-D	11-a-E	11-a-F
G11	11-b-A	11-b-B	11-b-C	11-b-D	11-b-E	11-b-F
CS12	12-a-A	12-a-B	12-a-C	12-a-D	12-a-E	12-a-F
G12	12-b-A	12-b-B	12-b-C	12-b-D	12-b-E	12-b-F

【図 40】



【国際調査報告】

INTERNATIONAL SEARCH REPORT		International application No. PCT/JP2007/065832
A. CLASSIFICATION OF SUBJECT MATTER <i>G09G3/36(2006.01)i, G02F1/133(2006.01)i, G02F1/1343(2006.01)i, G09G3/20(2006.01)i</i> According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) <i>G09G3/36, G02F1/133, G02F1/1343, G09G3/20</i> Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched <i>Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2007</i> <i>Kokai Jitsuyo Shinan Koho 1971-2007 Toroku Jitsuyo Shinan Koho 1994-2007</i> Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 2005-189804 A (Sharp Corp.), 14 July, 2005 (14.07.05), Full text; all drawings & US 2005/0122441 A1 & EP 1538599 A2	1-16, 20
Y	JP 2003-255306 A (Matsushita Electric Industrial Co., Ltd.), 10 September, 2003 (10.09.03), Full text; all drawings (Family: none)	1-14, 20
Y	JP 7-121144 A (NEC Corp.), 12 May, 1995 (12.05.95), Full text; all drawings & US 5847688 A	1-12, 14-16, 20
☒ Further documents are listed in the continuation of Box C. ☐ See patent family annex.		
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family		
Date of the actual completion of the international search 04 September, 2007 (04.09.07)		Date of mailing of the international search report 18 September, 2007 (18.09.07)
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer
Facsimile No.		Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2007/065832

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2004-21069 A (Sharp Corp.), 22 January, 2004 (22.01.04), Full text; all drawings & US 2003/0234904 A1	1-20
A	JP 2004-85608 A (Seiko Epson Corp.), 18 March, 2004 (18.03.04), Full text; all drawings & US 2004/0061711 A1	1-20
A	JP 2004-325571 A (Seiko Epson Corp.), 18 November, 2004 (18.11.04), Full text; all drawings (Family: none)	1-20

国際調査報告		国際出願番号 PCT/J P 2 0 0 7 / 0 6 5 8 3 2	
A. 発明の属する分野の分類 (国際特許分類 (I P C)) Int.Cl. G09G3/36(2006.01)i, G02F1/133(2006.01)i, G02F1/1343(2006.01)i, G09G3/20(2006.01)i			
B. 調査を行った分野 調査を行った最小限資料 (国際特許分類 (I P C)) Int.Cl. G09G3/36, G02F1/133, G02F1/1343, G09G3/20			
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2007年 日本国実用新案登録公報 1996-2007年 日本国登録実用新案公報 1994-2007年			
国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)			
C. 関連すると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号	
Y	J P 2 0 0 5 - 1 8 9 8 0 4 A (シャープ株式会社) 2005.07.14, 全文全図 & U S 2 0 0 5 / 0 1 2 2 4 4 1 A 1 & E P 1 5 3 8 5 9 9 A 2	1-16, 20	
Y	J P 2 0 0 3 - 2 5 5 3 0 6 A (松下電器産業株式会社) 2003.09.10, 全文全図 (ファミリーなし)	1-14, 20	
Y	J P 7 - 1 2 1 1 4 4 A (日本電気株式会社) 1995.05.12, 全文全図 & U S 5 8 4 7 6 8 8 A	1-12, 14-16, 20	
☒ C欄の続きにも文献が列挙されている。 ☐ パテントファミリーに関する別紙を参照。			
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す) 「O」口頭による開示、使用、展示等に言及する文献 「P」国際出願日前で、かつ優先権の主張の基礎となる出願		の日の後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」同一パテントファミリー文献	
国際調査を完了した日 04.09.2007		国際調査報告の発送日 18.09.2007	
国際調査機関の名称及びあて先 日本国特許庁 (I S A / J P) 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官 (権限のある職員) 濱本 禎広 電話番号 03-3581-1101 内線 3226	2G 9509

様式PCT/I S A / 2 1 0 (第2ページ) (2005年4月)

国際調査報告

国際出願番号 PCT/J P 2 0 0 7 / 0 6 5 8 3 2

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	J P 2 0 0 4 - 2 1 0 6 9 A (シャープ株式会社) 2 0 0 4 . 0 1 . 2 2 , 全文全図 & U S 2 0 0 3 / 0 2 3 4 9 0 4 A 1	1-20
A	J P 2 0 0 4 - 8 5 6 0 8 A (セイコーエプソン株式会社) 2 0 0 4 . 0 3 . 1 8 , 全文全図 & U S 2 0 0 4 / 0 0 6 1 7 1 1 A 1	1-20
A	J P 2 0 0 4 - 3 2 5 5 7 1 A (セイコーエプソン株式会社) 2 0 0 4 . 1 1 . 1 8 , 全文全図 (ファミリーなし)	1-20

フロントページの続き

(51)Int.Cl. F I テーマコード(参考)
 G 0 9 G 3/20 6 8 0 H
 G 0 2 F 1/133 5 5 0

(81)指定国 AP(BW,GH,GM,KE,LS,MW,MZ,NA,SD,SL,SZ,TZ,UG,ZM,ZW),EA(AM,AZ,BY,KG,KZ,MD,RU,TJ,TM),EP(AT,BE,BG,CH,CY,CZ,DE,DK,EE,ES,FI,FR,GB,GR,HU,IE,IS,IT,LT,LU,LV,MC,MT,NL,PL,PT,RO,SE,SI,SK,TR),OA(BF,BJ,CF,CG,CI,CM,GA,GN,GQ,GW,ML,MR,NE,SN,TD,TG),AE,AG,AL,AM,AT,AU,AZ,BA,BB,BG,BH,BR,BW,BY,BZ,CA,CH,CN,CO,CR,CU,CZ,DE,DK,DM,DO,DZ,EC,EE,EG,ES,FI,GB,GD,GE,GH,GM,GT,HN,HR,HU,ID,IL,IN,IS,JP,KE,KG,KM,KN,KP,KR,KZ,LA,LC,LK,LR,LS,LT,LU,LY,MA,MD,ME,MG,MK,MN,MW,MX,MY,MZ,NA,NG,NI,NO,NZ,OM,PG,PH,PL,PT,RO,RS,RU,SC,SD,SE,SG,SK,SL,SM,SV,SY,TJ,TM,TN,TR,TT,TZ,UA,UG,US,UZ,VC,VN,ZA,ZM,ZW

(72)発明者 下敷領 文一
 大阪府大阪市阿倍野区長池町2番22号 シャープ株式会社内

(72)発明者 北山 雅江
 大阪府大阪市阿倍野区長池町2番22号 シャープ株式会社内

(72)発明者 入江 健太郎
 大阪府大阪市阿倍野区長池町2番22号 シャープ株式会社内

Fターム(参考) 2H193 ZA04 ZC01 ZC02 ZC12 ZF11 ZP03 ZP04 ZP15
 5C006 AA16 AC26 BB16 FA25 FA34
 5C080 AA10 BB05 DD05 EE29 FF11 FF12 JJ03 JJ04 JJ05 JJ06

(注)この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	液晶表示装置		
公开(公告)号	JPWO2008023601A1	公开(公告)日	2010-01-07
申请号	JP2008530861	申请日	2007-08-13
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普公司		
[标]发明人	下敷領文一 北山雅江 入江健太郎		
发明人	下敷領 文一 北山 雅江 入江 健太郎		
IPC分类号	G09G3/36 G09G3/20 G02F1/133		
CPC分类号	G09G3/3614 G09G3/3406 G09G3/3655 G09G2300/0426 G09G2300/0443 G09G2300/0852 G09G2310/0262 G09G2320/0673 G09G2330/04		
FI分类号	G09G3/36 G09G3/20.641.C G09G3/20.642.A G09G3/20.621.B G09G3/20.670.K G09G3/20.680.H G02F1/133.550		
F-TERM分类号	2H193/ZA04 2H193/ZC01 2H193/ZC02 2H193/ZC12 2H193/ZF11 2H193/ZP03 2H193/ZP04 2H193/ZP15 5C006/AA16 5C006/AC26 5C006/BB16 5C006/FA25 5C006/FA34 5C080/AA10 5C080/BB05 5C080/DD05 5C080/EE29 5C080/FF11 5C080/FF12 5C080/JJ03 5C080/JJ04 5C080/JJ05 5C080/JJ06		
代理人(译)	奥田诚治 三宅明子		
优先权	2006228476 2006-08-24 JP		
其他公开文献	JP5043847B2		
外部链接	Espacenet		

摘要(译)

根据本发明的液晶显示装置包括多个像素，每个像素包括第一和第二子像素。在连续4个以上的连续的偶数个垂直扫描期间中连续显示规定的灰度等级的情况下，第1子像素和第2子像素在偶数个垂直扫描期间中的至少2个中具有不同的亮度，包含在垂直扫描期间中的第1极性期间扫描时段并且保持第一极性的时间与第二极性时段一样长，所述第二极性时段也包括在垂直扫描时段中并且针对第一子像素和第二子像素中的每一个保持第二极性，并且在第一极性时段和第二极性时段中的每一个中，施加到第一子像素的液晶层的有效电压的平均值与施加到第二子像素的液晶层的有效电压的平均值之差基本上等于零。

