

(19) 日本国特許庁(JP)

再公表特許(A1)

(11) 国際公開番号

W02002/056288

発行日 平成16年5月20日 (2004.5.20)

(43) 国際公開日 平成14年7月18日 (2002.7.18)

(51) Int. Cl.⁷

G09G 3/36
G02F 1/133
G09G 3/20
G09G 3/34

F I

G09G 3/36
G02F 1/133 510
G02F 1/133 535
G02F 1/133 575
G09G 3/20 611A

審査請求 未請求 予備審査請求 有 (全 54 頁) 最終頁に続く

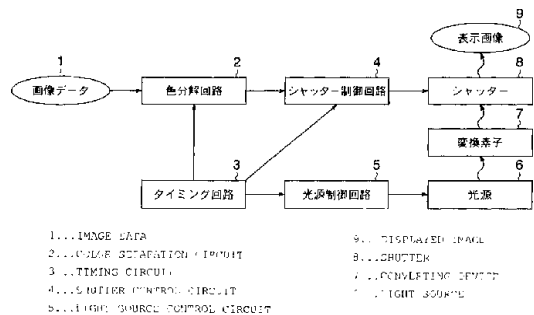
出願番号	特願2002-556871 (P2002-556871)	(71) 出願人	000006013 三菱電機株式会社 東京都千代田区丸の内二丁目2番3号
(21) 国際出願番号	PCT/JP2001/011655	(74) 代理人	100057874 弁理士 曾我 道照
(22) 国際出願日	平成13年12月28日 (2001.12.28)	(74) 代理人	100110423 弁理士 曾我 道治
(31) 優先権主張番号	特願2001-2887 (P2001-2887)	(74) 代理人	100084010 弁理士 古川 秀利
(32) 優先日	平成13年1月10日 (2001.1.10)	(74) 代理人	100094695 弁理士 鈴木 憲七
(33) 優先権主張国	日本国 (JP)	(74) 代理人	100111648 弁理士 梶並 順
(31) 優先権主張番号	特願2001-2893 (P2001-2893)		
(32) 優先日	平成13年1月10日 (2001.1.10)		
(33) 優先権主張国	日本国 (JP)		
(31) 優先権主張番号	特願2001-2896 (P2001-2896)		
(32) 優先日	平成13年1月10日 (2001.1.10)		
(33) 優先権主張国	日本国 (JP)		
(81) 指定国	CN, JP, US		

最終頁に続く

(54) 【発明の名称】 カラー画像表示装置

(57) 【要約】

VGAクラスのフルカラー動画を容易に表示し、小規模化かつ低価格化を実現し、フルカラーの階調制御を容易にするカラー画像表示装置を得ることを目的とし、係る目的を達成するために、色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路4、色成分データに対応する光源を制御する光源制御回路5、1個または複数の光源6と、光源の光を面光源に変換する変換素子7、対応画素の光の透過、遮断を行う液晶を主材料とするシャッター8、シャッター制御回路と光源制御回路の動作タイミングを生成するタイミング回路3を有し、シャッター制御回路4は、1ラインのスライスデータをスライスレベル単位でシャッターに順次転送し、光源制御回路5は、スライスデータに対応する光源を点灯し、シャッター8により、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示する。



【特許請求の範囲】

【請求項 1】

画像データを色成分毎に分解して蓄積する色分解回路と、
 前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、
 前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、
 前記光源制御回路からの指示に従い点灯または消灯する 1 個または複数の光源と、
 前記光源からの光の光路を変換する変換素子と、
 前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、
 前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路と
 を備え、
 前記シャッター制御回路は、1 ラインのスライスデータをスライスレベル単位で前記シャッターに順次転送し、
 前記光源制御回路は、スライスデータに対応する光源を点灯し、
 前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示する
 ことを特徴とするカラー画像表示装置。

10

20

【請求項 2】

請求項 1 に記載のカラー画像表示装置において、
 前記光源は、色成分データに対応する複数の点光源からなり、
 前記変換素子は、点光源を面光源に変換する
 ことを特徴とするカラー画像表示装置。

【請求項 3】

請求項 1 に記載のカラー画像表示装置において、
 前記シャッター制御回路は、色成分データとスライスレベルの大小関係からスライスデータを生成し、
 前記タイミング回路は、各スライスデータに対応する表示時間をスライスデータ毎に可変とする
 ことを特徴とするカラー画像表示装置。

30

40

【請求項 4】

請求項 1 に記載のカラー画像表示装置において、
 前記シャッター制御回路は、色成分データとスライスレベルの大小関係からスライスデータを生成し、
 前記タイミング回路は、スライスレベル毎に色成分データを順次切り替え、スライスレベル単位で混色を行うタイミングを発生する
 ことを特徴とするカラー画像表示装置。

【請求項 5】

請求項 1 に記載のカラー画像表示装置において、
 前記シャッター制御回路は、前記シャッターの各画素の階調を判定するスライスレベルの 1 ライン期間での変化順序を可変とし、
 色成分データとスライスレベルの大小関係からスライスデータを生成する
 ことを特徴とするカラー画像表示装置。

【請求項 6】

請求項 1 に記載のカラー画像表示装置において、
 前記光源制御回路は、スライスデータに対応する光源の点灯電圧をスライスデータに対応して可変として点灯する
 ことを特徴とするカラー画像表示装置。

50

【請求項 7】

請求項 6 に記載のカラー画像表示装置において、
前記シャッター制御回路は、色成分データとスライスレベルの大小関係からスライスデータを生成し、
前記タイミング回路は、各スライスデータに対応する表示時間をスライスデータ毎に変とし、
前記光源制御回路は、光源点灯電圧と各スライスデータに対応する表示時間とで階調制御を行う
ことを特徴とするカラー画像表示装置。

【請求項 8】

請求項 1 に記載のカラー画像表示装置において、
前記シャッター制御回路は、色成分データが 2 つのスライスレベルで挟まれた区間に存在するか否かでスライスデータを決めるとともに、
スライスレベルに応じたシャッター駆動電圧を発生し、
1 ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、
かつ、シャッター駆動電圧でシャッターを駆動する
ことを特徴とするカラー画像表示装置。

【請求項 9】

請求項 8 に記載のカラー画像表示装置において、
前記タイミング回路は、各スライスデータに対応する表示時間をスライスデータ毎に変とし、
前記光源制御回路は、シャッター駆動電圧と各スライスデータに対応する表示時間とで階調制御を行う
ことを特徴とするカラー画像表示装置。

【請求項 10】

請求項 1 に記載のカラー画像表示装置において、
前記シャッター制御回路は、色成分単位で 1 ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、
前記光源制御回路は、スライスデータに対応する光源を点灯し、
前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、
遮断により画像を表示する
ことを特徴とするカラー画像表示装置。

【請求項 11】

請求項 10 に記載のカラー画像表示装置において、
前記タイミング回路は、各スライスデータに対応する表示時間をスライスデータ毎に変とする
ことを特徴とするカラー画像表示装置。

【請求項 12】

請求項 1 に記載のカラー画像表示装置において、
前記シャッター制御回路は、シャッターが表示可能なライン数以外に、複数ラインのダミーラインのスライスデータを出力し、
前記ダミーラインに対応するシャッター制御回路のコモン出力とシャッターのコモン電極は未結線とする
ことを特徴とするカラー画像表示装置。

【請求項 13】

請求項 12 に記載のカラー画像表示装置において、
前記ダミーラインが発生するのは、画像データのラインが切り換わるタイミングであることを特徴とするカラー画像表示装置。

【請求項 14】

請求項 12 に記載のカラー画像表示装置において、

10

20

30

40

50

前記ダミーラインが発生するのは、画像データの色成分が変化するタイミングであることを特徴とするカラー画像表示装置。

【請求項 15】

画像データを色成分毎に分解して蓄積する色分解回路と、
前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、
前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、

前記光源制御回路からの指示に従い点灯または消灯する 1 個または複数の光源と、

前記光源からの光の光路を変換する変換素子と、

前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、

前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路と

を備え、

前記色分解回路は、画像データを無彩色成分と有彩色成分の 4 つの色成分に分解し、

前記光源は、有彩色成分に対応する発光色の光源であり、

前記シャッター制御回路は、1 ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、

前記光源制御回路は、無彩色成分に対応するスライスデータに対しては、有彩色成分に対応する発光色全ての光源を点灯させた混色光を用いると共に、有彩色成分に対応するスライスデータに対しては、それぞれの有彩色成分に対応する単色光を用い、

前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示する

ことを特徴とするカラー画像表示装置。

【請求項 16】

請求項 15 に記載のカラー画像表示装置において、

前記光源制御回路は、有彩色成分に対応するそれぞれの光源電圧と無彩色成分に対応するそれぞれの光源電圧を可変とする

ことを特徴とするカラー画像表示装置。

【請求項 17】

請求項 15 に記載のカラー画像表示装置において、

前記無彩色成分に対応する光源が白色光源である

ことを特徴とするカラー画像表示装置。

【請求項 18】

画像データを色成分毎に分解して蓄積する色分解回路と、

前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、

前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、

前記光源制御回路からの指示に従い点灯または消灯する 1 個または複数の光源と、

前記光源からの光の光路を変換する変換素子と、

前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、

前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路と

を備え、

前記色分解回路は、画像データを無彩色成分と原色成分、補色成分の 7 つの色成分に分解し、

前記光源は、原色成分に対応する発光色の光源であり、

10

20

30

40

50

前記シャッター制御回路は、1ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、

前記光源制御回路は、無彩色成分に対応するスライスデータに対しては、原色成分に対応する発光色全ての光源を点灯させた混色光を用い、補色成分に対応するスライスデータに対しては、それぞれの補色成分に対応する2つの原色光の混色光を用い、原色成分に対応するスライスデータに対しては、それぞれの原色成分に対応する原色光を用い、

前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示する

ことを特徴とするカラー画像表示装置。

【請求項19】

請求項18に記載のカラー画像表示装置において、

前記光源制御回路は、原色成分に対応するそれぞれの光源電圧、補色成分に対応するそれぞれの光源電圧と無彩色成分に対応するそれぞれの光源電圧を可変とする

ことを特徴とするカラー画像表示装置。

【請求項20】

画像データを色成分毎に分解して蓄積する色分解回路と、

前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、

前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、

前記光源制御回路からの指示に従い点灯または消灯する1個または複数の光源と、

前記光源からの光の光路を変換する変換素子と、

前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、

前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路と

を備え、

前記色分解回路は、画像データを特色成分と特色成分を含まない原色成分の4つの色成分に分解し、

前記光源は、原色成分に対応する発光色と特色成分に対応する光源であり、

前記シャッター制御回路は、1ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、

前記光源制御回路は、特色成分に対応するスライスデータに対しては、特色成分に対応する光源を点灯させた光を用いると共に、特色成分を除いた原色成分に対応するスライスデータに対しては、それぞれの原色成分に対応する原色光を用い、

前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示する

ことを特徴とするカラー画像表示装置。

【請求項21】

請求項20に記載のカラー画像表示装置において、

前記光源として、複数の特色成分とそれに対応する複数の特色光源を使用することを特徴とするカラー画像表示装置。

【請求項22】

画像データを色成分毎に分解して蓄積する色分解回路と、

前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、

前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、

前記光源制御回路からの指示に従い点灯または消灯する1個または複数の光源と、

前記光源からの光の光路を変換する変換素子と、

10

20

30

40

50

前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、
前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路と

を備え、

前記シャッターを少なくとも1つ以上のサブシャッターに分け、

前記シャッター制御回路は、1ラインの画素のうち、サブシャッター領域に対応するスライスデータをスライスレベル単位で順次サブシャッターに転送し、

前記サブシャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示する

ことを特徴とするカラー画像表示装置。

10

【請求項23】

請求項22に記載のカラー画像表示装置において、

前記サブシャッターは、物理的に連続な空間で構成される

ことを特徴とするカラー画像表示装置。

【請求項24】

請求項22に記載のカラー画像表示装置において、

前記サブシャッターは、物理的に不連続な空間で構成される

ことを特徴とするカラー画像表示装置。

20

【請求項25】

請求項22に記載のカラー画像表示装置において、

前記シャッター制御回路は、前記サブシャッターにおける電極を走査する順序を、サブシャッター毎に可変する

ことを特徴とするカラー画像表示装置。

【請求項26】

画像データを色成分毎に分解して蓄積する色分解回路と、

前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、

前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、

30

前記光源制御回路からの指示に従い点灯または消灯する1個または複数の光源と、

前記光源からの光の光路を変換する変換素子と、

前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、

前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路と

を備え、

前記色分解回路は、画像データを複数の色成分に分解し、

前記シャッター制御回路は、各色成分ごとの階調制御を色彩光学的にスライスレベル単位で行う

ことを特徴とするカラー画像表示装置。

40

【請求項27】

請求項26に記載のカラー画像表示装置において、

前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、

予め測定された $R = G = B$ の画像データに対する色特性を補償する逆特性データを蓄積し、無彩色成分の値に応じた逆特性データを有彩色成分に反映させて、無彩色成分の特性と無彩色成分の値に応じた逆特性とで混色を行う補償器をさらに備えた

ことを特徴とするカラー画像表示装置。

【請求項28】

請求項27に記載のカラー画像表示装置において、

50

予め測定された $R = G = B$ の画像データに対する色特性と逆特性データによる色との混色は、色彩工学的に無彩色となる

ことを特徴とするカラー画像表示装置。

【請求項 29】

請求項 26 に記載のカラー画像表示装置において、

前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、

前記タイミング回路は、有彩色成分に対応するスライスデータ期間において有彩色成分に対応する光源を常時点灯し、無彩色成分に対応するスライスデータ期間において各スライスレベルにおける再現色が色彩工学的に無彩色になるように光源の点灯時間を可変とすることを特徴とするカラー画像表示装置。

10

【請求項 30】

請求項 26 に記載のカラー画像表示装置において、

前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、

前記タイミング回路は、有彩色成分に対応するスライスデータ期間において各スライスレベルの表示時間を等しくし、無彩色成分に対応するスライスデータ期間において各スライスレベルの表示時間を再現色が所望の特性を示すように可変とする

ことを特徴とするカラー画像表示装置。

【請求項 31】

請求項 26 に記載のカラー画像表示装置において、

前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、

前記タイミング回路は、有彩色成分に対応するスライスデータ期間において有彩色成分に対応する光源を常時点灯するとともに各スライスレベルの表示時間を等しくし、無彩色成分に対応するスライスデータ期間において各スライスレベルにおける再現色が色彩工学的に無彩色になるように光源の点灯時間を可変とするとともに各スライスレベルの表示時間を再現色が所望の特性を示すように可変とする

ことを特徴とするカラー画像表示装置。

20

【請求項 32】

請求項 26 に記載のカラー画像表示装置において、

前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、

前記タイミング回路は、有彩色成分に対応するスライスデータ期間において各スライスレベルの表示時間を再現色が所望の特性を示すように可変とし、無彩色成分に対応するスライスデータ期間においてスライスレベルの表示時間を等しくする

ことを特徴とするカラー画像表示装置。

30

【請求項 33】

請求項 26 載のカラー画像表示装置において、

前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、

前記タイミング回路は、有彩色成分に対応するスライスデータ期間において分に対応する光源を常時点灯するとともに各スライスレベルの表示時間を再現色が所望の特性を示すように可変とし、無彩色成分に対応するスライスデータ期間は各スライスレベルにおける再現色が色彩工学的に無彩色になるように光源の点灯時間を可変とするとともに各スライスレベルの表示時間を再現色が所望の特性を示すように可変とする

ことを特徴とするカラー画像表示装置。

40

【発明の詳細な説明】

技術分野

この発明は、フィールドシーケンシャルカラー画像表示装置に係わり、特に、少ない光源を用いた場合でも、VGAクラスのフルカラー動画を容易に表示でき、かつ、液晶駆動回路、光源駆動回路の小規模化を図り低価格化を実現し、さらに、フルカラーの階調制御を容易にするものである。

背景技術

従来例 1 .

50

図32は、例えば特開平9-274471号公報に示された従来のフィールドシーケンシャル型カラー表示装置のブロック図である。光源部P1は、赤光源R、緑光源G、青光源Bからなり、光源駆動回路P8から供給される赤点灯信号Lr、緑点灯信号Lg、青点灯信号Lbによって点灯される。シャッタ部P2はシャッタ制御回路P9から供給されるデータ信号Dとコモン信号Cによって駆動される。

次に動作について説明する。図33に、フィールドシーケンシャル型のカラー表示装置における各信号の波形を示す。液晶シャッタを交流駆動させるために2つのフィールドF1、F2を用い、それぞれのフィールドは3つのサブフィールドFR、FG、FBからなる。赤光源点灯信号LrはサブフィールドFRのみ赤光源Rを点灯し、他のサブフィールドFG、FBでは非点灯とする。同様に、緑光源点灯信号LgはサブフィールドFGのみ緑光源Gを点灯し、他のサブフィールドFR、FBでは非点灯、青光源点灯信号LbはサブフィールドFBのみ青光源Bを点灯し、他のサブフィールドFR、FGでは非点灯とする。液晶シャッタに供給されるコモン信号Cは、フィールドF1ではc1、フィールドF2ではc2となる。

従来例1では、ノーマリー白のSTN液晶を用いているため、白表示のデータ信号Dwはコモン信号Cと同相信号、黒表示のデータ信号Dbkはコモン信号Cと逆相となる。

単色の原色を表示する場合のデータ信号は、その色に対応したサブフィールドのみでシャッタが透過状態(白)となるような電位を取る。例えば、赤を表示する場合のデータ信号Drは、赤に対応したサブフィールドFRでのみシャッタが透過状態となるような電位を取る。緑を表示する場合のデータ信号Dgは、緑に対応したサブフィールドFGでのみシャッタが透過状態となるような電位を取る。青を表示する場合のデータ信号Dbは青に対応したサブフィールドFBでのみシャッタが透過状態となるような電位を取る。

複数の原色を表示する場合のデータ信号は、それぞれの色に対応したサブフィールドのみでシャッタが透過状態(白)となるような電位を取る。例えば、青緑を表示する場合のデータ信号Dcは、緑と青に対応したサブフィールドFGとFBでシャッタが透過状態となるような電位を取る。紫を表示する場合のデータ信号Dmは、青と赤に対応したサブフィールドFBとFRでシャッタが透過状態となるような電位を取る。黄色を表示する場合のデータ信号Dyは、赤と緑に対応したサブフィールドFRとFGでシャッタが透過状態となるような電位を取る。

従来例1では、サブフィールドFR、FG、FBの時間幅や光源部P1を構成するR光源、G光源、B光源の数を各色毎に変えることにより、白色の色バランスをとる。

従来例2 .

図34は、例えば特開平8-234159号公報に示された従来の液晶多色表示装置の構成を示すブロック図である。図34において、Q1は液晶表示器、Q2は制御装置、Q3~Q5は発光ダイオード(以下LED)からなる光源である。

液晶表示器Q1は、複数のセグメントを持ち、各セグメントのコモン端子(以下、COM端子という)としてQ1g、各セグメントの駆動端子(以下、SEG端子)としてQ1h~Q1jまでが対応している。制御装置Q2は、マイクロコンピュータからなり、COM端子とSEG端子にバイアスをかけることと、LEDQ3~Q5を駆動させるためのタイミングを図るものである。

次に動作について説明する。図35に、図34に示した液晶多色表示装置の多色表示時におけるLEDの点灯タイミングを示す。制御装置Q2によるパルス幅変調駆動により、各LEDの光量を可変とすることができる。これにより、LED自身には備わっていない黄、ピンク、紫などの発光も可能となる。よって、フルカラー対応も可能となる。

従来例3 .

図36は、例えば特開平7-121138号公報に示された従来の時分割カラー液晶表示装置及びその駆動方法の回路ブロック図である。図36において、タイミングコントローラQ21は、時分割カラー液晶表示装置のすべてのタイミングを制御する。まず、画像信号をサンプリング回路Q22でサンプリングさせ、R、G、BそれぞれフィールドメモリQ23に蓄積させる。次に、蓄積された画像信号は1色ずつ信号選択回路Q24に送られ

10

20

30

40

50

る。1フィールドの期間で3色の画像信号を1色ずつ送るため、サンプリングの約3倍の速度が必要になる。送られた画像信号は、画像増幅回路Q25によって液晶表示装置の光学特性に合わせて増幅される。増幅された信号は、データドライバQ26に送られ、液晶表示装置を駆動する。

アクティブマトリクス型液晶表示装置Q28は、造作ドライバQ27によって1ラインずつ順次選択され、その選択パルスと同期して画像信号がデータドライバQ26によって書込まれる。一方、時分割3原色発光装置Q29もタイミングコントローラQ21によって制御されており、データドライバQ26や走査ドライバQ27と同期して発光色を順次変化させる。ここで、アクティブマトリクス型液晶表示装置Q28の走査タイミングに対して一定時間遅らせるとともに、図37に示すように、液晶の光学応答が始まってから終わるまでの期間は非発光とする。図37では、時分割3原色発光装置Q49の緑色発光領域Q41と赤色発光領域Q42との間に非発光領域Q45を設けている。なお、Q43は緑色画像信号保持領域、Q44は赤色画像信号保持領域、Q48は液晶表示領域を示す。ところで、上述した従来例1のフィールドシーケンシャル型のカラー表示装置は、サブフィールドの時間幅やサブ光源の数を変更することで、白バランスが十分に取れるという特徴がある。しかし、LEDの組み合わせによる多色表示しか行えず、フルカラーの動画表示には、不向きであるという課題があった。

10

また、R、G、Bの3つの色成分に分けて色を再現しているために、白バランスを十分に取るために、R、G、B単色の再現は白バランスを取るために調整された単色再現までとなり、単色光に比べ劣るという課題があった。

20

また、R、G、Bの3つの光源を使用しているので光源の特性がそのまま画像表示装置の特性となり、光源に依らずに色を管理することが困難であるという課題があった。

一方、従来例2の液晶表示器の多色表示装置では、LEDをパルス幅変調駆動により、LEDの発光色をフルカラーにする特徴がある。しかし、各セグメントにつきLEDを最低3個必要とするため、VGA表示を行う場合には、画素数の3倍以上のLEDが必要となる。さらに、セグメントの数だけセグメント駆動回路が必要となる。よって、価格が割高となり、実用的には価格面で不利であるという課題があった。

また、各セグメントにつきLEDを最低3個必要とするため、画素サイズは、LED3個分の大きさが画素サイズの下限となり、表示面積の小型化が難しいという課題があった。

また、フルカラーの階調制御はパルス幅変調駆動によるため、LED自身およびLED自身に備わっていない色全てについて行わなければならない、制御装置Q2の構成が複雑になり、色管理が容易に行えないという課題があった。

30

さらに、従来例3の時分割カラー液晶表示装置及びその駆動方法では、液晶の光学応答が始まってから終わるまでの期間は非発光とすることで、色の切り換わり時における正確な色再現を実現しているが、依然として、R、G、Bの3つの光源を使用しているだけなので、従来例1と同様、光源の特性がそのまま画像表示装置の特性となり、光源によらずに色を管理することが困難であるという課題があった。

この発明は前記のような問題点を解決するためになされたもので、少ない光源を用いた場合でも、VGAクラスのフルカラー動画を容易に表示でき、かつ、液晶駆動回路、光源駆動回路の小規模化を図り低価格化を実現し、さらに、フルカラーの階調制御を容易にするフィールドシーケンシャルカラー画像表示装置を提供することを目的とする。

40

また、VGAクラスのフルカラー動画を容易に表示でき、かつ、フルカラーの階調制御を容易にするフィールドシーケンシャルカラー画像表示装置を提供することを目的とする。さらに、光源の特性によらず所望の色特性を実現できるフィールドシーケンシャルカラー画像表示装置を提供することを目的とする。

発明の開示

前記目的を達成するために、この発明に係るカラー画像表示装置は、画像データを色成分毎に分解して蓄積する色分解回路と、前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、前記光源制御回路から

50

の指示に従い点灯または消灯する1個または複数の光源と、前記光源からの光の光路を変換する変換素子と、前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路とを備え、前記シャッター制御回路は、1ラインのスライスデータをスライスレベル単位で前記シャッターに順次転送し、前記光源制御回路は、スライスデータに対応する光源を点灯し、前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示するものである。

また、前記光源は、色成分データに対応する複数の点光源からなり、前記変換素子は、点光源を面光源に変換するものである。

10

また、前記シャッター制御回路は、色成分データとスライスレベルの大小関係からスライスデータを生成し、前記タイミング回路は、各スライスデータに対応する表示時間をスライスデータ毎に可変とするものである。

また、前記シャッター制御回路は、色成分データとスライスレベルの大小関係からスライスデータを生成し、前記タイミング回路は、スライスレベル毎に色成分データを順次切り替え、スライスレベル単位で混色を行うタイミングを発生するものである。

また、前記シャッター制御回路は、前記シャッターの各画素の階調を判定するスライスレベルの1ライン期間での変化順序を可変とし、色成分データとスライスレベルの大小関係からスライスデータを生成するものである。

また、前記光源制御回路は、スライスデータに対応する光源の点灯電圧をスライスデータ

20

に対応して可変として点灯するものである。
また、前記シャッター制御回路は、色成分データとスライスレベルの大小関係からスライスデータを生成し、前記タイミング回路は、各スライスデータに対応する表示時間をスライスデータ毎に可変とし、前記光源制御回路は、光源点灯電圧と各スライスデータに対応する表示時間とで階調制御を行うものである。

また、前記シャッター制御回路は、色成分データが2つのスライスレベルで挟まれた区間に存在するか否かでスライスデータを決めるとともに、スライスレベルに応じたシャッター駆動電圧を発生し、1ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、かつ、シャッター駆動電圧でシャッターを駆動するものである。

また、前記タイミング回路は、各スライスデータに対応する表示時間をスライスデータ毎

30

に可変とし、前記光源制御回路は、シャッター駆動電圧と各スライスデータに対応する表示時間とで階調制御を行うものである。
また、前記シャッター制御回路は、色成分単位で1ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、前記光源制御回路は、スライスデータに対応する光源を点灯し、前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示するものである。

また、前記タイミング回路は、各スライスデータに対応する表示時間をスライスデータ毎に可変とするものである。

また、前記シャッター制御回路は、シャッターが表示可能なライン数以外に、複数ラインのダミーラインのスライスデータを出力し、前記ダミーラインに対応するシャッター制御

40

回路のコモン出力とシャッターのコモン電極は未結線とするものである。
また、前記ダミーラインが発生するのは、画像データのラインが切り換わるタイミングである

また、前記ダミーラインが発生するのは、画像データの色成分が変化するタイミングである。

また、他の発明に係るカラー画像表示装置は、画像データを色成分毎に分解して蓄積する色分解回路と、前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、前記光源制御回路からの指示に従い点灯または消灯する1個または複数の光源と、前記光源からの光の光路を変換する変換素子と、前

50

記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路とを備え、前記色分解回路は、画像データを無彩色成分と有彩色成分の4つの色成分に分解し、前記光源は、有彩色成分に対応する発光色の光源であり、前記シャッター制御回路は、1ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、前記光源制御回路は、無彩色成分に対応するスライスデータに対しては、有彩色成分に対応する発光色全ての光源を点灯させた混色光を用いると共に、有彩色成分に対応するスライスデータに対しては、それぞれの有彩色成分に対応する単色光を用い、前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示するものである。

10

また、前記光源制御回路は、有彩色成分に対応するそれぞれの光源電圧と無彩色成分に対応するそれぞれの光源電圧を可変とするものである。

また、前記無彩色成分に対応する光源が白色光源である。

また、さらに他の発明に係るカラー画像表示装置は、画像データを色成分毎に分解して蓄積する色分解回路と、前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、前記光源制御回路からの指示に従い点灯または消灯する1個または複数の光源と、前記光源からの光の光路を変換する変換素子と、前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路とを備え、前記色分解回路は、画像データを無彩色成分と原色成分、補色成分の7つの色成分に分解し、前記光源は、原色成分に対応する発光色の光源であり、前記シャッター制御回路は、1ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、前記光源制御回路は、無彩色成分に対応するスライスデータに対しては、原色成分に対応する発光色全ての光源を点灯させた混色光を用い、補色成分に対応するスライスデータに対しては、それぞれの補色成分に対応する2つの原色光の混色光を用い、原色成分に対応するスライスデータに対しては、それぞれの原色成分に対応する原色光を用い、前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示するものである。

20

また、前記光源制御回路は、原色成分に対応するそれぞれの光源電圧、補色成分に対応するそれぞれの光源電圧と無彩色成分に対応するそれぞれの光源電圧を可変とするものである。

30

また、さらに他の発明に係るカラー画像表示装置は、画像データを色成分毎に分解して蓄積する色分解回路と、前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、前記光源制御回路からの指示に従い点灯または消灯する1個または複数の光源と、前記光源からの光の光路を変換する変換素子と、前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路とを備え、前記色分解回路は、画像データを特色成分と特色成分を含まない原色成分の4つの色成分に分解し、前記光源は、原色成分に対応する発光色と特色成分に対応する光源であり、前記シャッター制御回路は、1ラインのスライスデータをスライスレベル単位で順次シャッターに転送し、前記光源制御回路は、特色成分に対応するスライスデータに対しては、特色成分に対応する光源を点灯させた光を用いると共に、特色成分を除いた原色成分に対応するスライスデータに対しては、それぞれの原色成分に対応する原色光を用い、前記シャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示するものである。

40

また、前記光源として、複数の特色成分とそれに対応する複数の特色光源を使用するものである。

また、さらに他の発明に係るカラー画像表示装置は、画像データを色成分毎に分解して蓄

50

積する色分解回路と、前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、前記光源制御回路からの指示に従い点灯または消灯する1個または複数の光源と、前記光源からの光の光路を変換する変換素子と、前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路とを備え、前記シャッターを少なくとも1つ以上のサブシャッターに分け、前記シャッター制御回路は、1ラインの画素のうち、サブシャッター領域に対応するスライスデータをスライスレベル単位で順次サブシャッターに転送し、前記サブシャッターは、該当画素の階調にあたるスライスデータに対応する光源の光の透過、遮断により画像を表示するものである。

10

また、前記サブシャッターは、物理的に連続な空間で構成されるものである。

また、前記サブシャッターは、物理的に不連続な空間で構成されるものである。

また、前記シャッター制御回路は、前記サブシャッターにおける電極を走査する順序を、サブシャッター毎に可変するものである。

また、さらに他の発明に係るカラー画像表示装置は、画像データを色成分毎に分解して蓄積する色分解回路と、前記色分解回路により色分解された色成分データをスライスレベルに従いスライスするシャッター制御回路と、前記シャッター制御回路と同期をとり色成分データに対応する光源を制御する光源制御回路と、前記光源制御回路からの指示に従い点灯または消灯する1個または複数の光源と、前記光源からの光の光路を変換する変換素子と、前記シャッター制御回路の指示に基づいて対応画素の光の透過、遮断を行う液晶を主材料とするシャッターと、前記色分解回路、前記シャッター制御回路、前記光源制御回路の動作タイミングを生成するタイミング回路とを備え、前記色分解回路は、画像データを複数の色成分に分解し、前記シャッター制御回路は、各色成分ごとの階調制御を色彩光学的にスライスレベル単位で行うものである。

20

また、前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、予め測定された $R = G = B$ の画像データに対する色特性を補償する逆特性データを蓄積し、無彩色成分の値に応じた逆特性データを有彩色成分に反映させて、無彩色成分の特性と無彩色成分の値に応じた逆特性とで混色を行う補償器をさらに備えたものである。

また、予め測定された $R = G = B$ の画像データに対する色特性と逆特性データによる色との混色は、色彩工学的に無彩色となるものである。

30

また、前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、前記タイミング回路は、有彩色成分に対応するスライスデータ期間において有彩色成分に対応する光源を常時点灯し、無彩色成分に対応するスライスデータ期間において各スライスレベルにおける再現色が色彩工学的に無彩色になるように光源の点灯時間を可変とするものである。

また、前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、前記タイミング回路は、有彩色成分に対応するスライスデータ期間において各スライスレベルの表示時間を等しくし、無彩色成分に対応するスライスデータ期間において各スライスレベルの表示時間を再現色が所望の特性を示すように可変とするものである。

40

また、前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、前記タイミング回路は、有彩色成分に対応するスライスデータ期間において有彩色成分に対応する光源を常時点灯するとともに各スライスレベルの表示時間を等しくし、無彩色成分に対応するスライスデータ期間において各スライスレベルにおける再現色が色彩工学的に無彩色になるように光源の点灯時間を可変とするとともに各スライスレベルの表示時間を再現色が所望の特性を示すように可変とするものである。

また、前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、前記タイミング回路は、有彩色成分に対応するスライスデータ期間において各スライスレベルの表示時間を再現色が所望の特性を示すように可変とし、無彩色成分に対応するスライスデータ期間においてスライスレベルの表示時間を等しくするものである。

50

さらに、前記色分解回路は、画像データを無彩色成分と有彩色成分の画像データに色分解し、前記タイミング回路は、有彩色成分に対応するスライスデータ期間において分に対応する光源を常時点灯するとともに各スライスレベルの表示時間を再現色が所望の特性を示すように可変とし、無彩色成分に対応するスライスデータ期間は各スライスレベルにおける再現色が色彩工学的に無彩色になるように光源の点灯時間を可変とするとともに各スライスレベルの表示時間を再現色が所望の特性を示すように可変とするものである。

発明を実施するための最良の形態

実施の形態 1 .

図 1 は、この発明の実施の形態 1 を示すブロック図である。図 1 において、1 はデジタルカラー画像データ、2 はデジタル画像データ 1 を各サブフィールドに分解・蓄積する色分解回路、3 は各種タイミングを発生するタイミング回路、4 は後述するシャッター 8 を制御するシャッター制御回路、5 は後述する光源 6 の制御を行う光源制御回路、6 は複数色の光を発生する光源、7 は光源 6 からの光の光路を変える変換素子、8 は変換素子 7 を通過した光源 6 からの光を遮断するシャッター、9 は表示された表示画像である。

次に、ブロック各部の動作について説明する。まず、デジタルカラー画像データ 1 は、RGB のカラー画像データが、RGBRGB というように点順次で入力される場合、R1 ライン、G1 ライン、B1 ライン、R2 ライン、G2 ライン、B2 ラインというように線順次に入力される場合、および R1 フィールド、G1 フィールド、B1 フィールドというように面順次に入力される場合の 3 つがある。これらのデジタルカラー画像データ 1 の入力順序は、次に述べる色分解回路 2 の構成と密接に関係する。

次に、色分解回路 2 について説明する。色分解回路 2 は、画像データ 1 をサブフィールドに分解・蓄積する回路である。よって、デジタルカラー画像データ 1 の入力順序によって、その構成は変わる。図 2 に、一般的な色分解回路 2 の構成を示す。図 2 において、20 はタイミング回路 3 により発生する現時点のデジタル画像データ 1 がサブフィールドの色成分のいずれであるかを示す信号に基づき、演算されたデータを該当するメモリ 21 に蓄積する比較演算器である。

例として、ここでは、R、G、B の 3 つのサブフィールドに分解する例を示す。面順次データの場合は、入力された 1 フィールドのデータを該当するメモリ 21 にフィールド単位で蓄積する。線順次データの場合は、入力された 1 ラインのデータをメモリ 21 にラインごとに切り替えて蓄積する。点順次データの場合は、入力された 1 ピクセルのデータをメモリ 21 にピクセルごとに切り替えて蓄積する。

メモリ 21 は、1 フィールドの色成分データを蓄積できるメモリであり、蓄積する色成分の数だけ用意する。実施の形態 1 では、色成分が R、G、B の 3 つであるので、 $n = 2$ として 3 つのメモリ 21 となる。22 は、シャッター制御回路 4 の処理タイミングに合わせて、メモリ 21 に蓄積された色成分データを選択出力する選択器である。シャッター制御回路 4 の処理タイミングは、タイミング回路 3 が発生する信号で知ることができる。

次に、シャッター制御回路 4 について説明する。シャッター制御回路 4 は、色分解回路 2 より出力された 1 フィールドの色成分データ（多値）を、スライスデータ（2 値）に分解し、そのスライスデータに基づいて、シャッター 8 を制御するものである。すなわち、図 3 に、シャッター制御回路 4 のブロック図を示す。図 3 において、40 はスライス回路である。スライス回路 40 では、入力された 1 フィールドの色成分データが、あるスライスレベル $Leveln$ 以下であれば OFF、それ以外は ON とする 2 値のスライスデータを出力する。 $Leveln$ は、タイミング回路 3 からの信号により値が変化する。その結果、1 フィールドの色成分データは、複数のスライスデータに分割されて出力される。

この概念を図 4 に示す。スライス回路 40 に入力される色分解回路 2 からの信号値は、図 4 に示すように、0 から 255 の範囲にあるものとする。タイミング回路 3 からの信号によりスライスレベル $Leveln$ が設定された場合、0 から $Leveln$ 未満の信号が入力された場合は OFF、 $Leveln$ 以上 255 までの信号が入力された場合は ON のスライスデータを出力する。タイミング回路 3 からの信号により $Leveln + 1$ に設定が変更された場合、0 から $Leveln + 1$ 未満の信号が入力された場合は OFF、 $Leveln + 1$ 以上 255 までの信号が入力された場合は ON のスライスデータを出力する。

10

20

30

40

50

$e1n+1$ 以上255までの信号が入力された場合はONのスライスデータを出力する。また、図3において、41はドライバ回路である。スライスデータのON/OFFに基づいて、シャッター8のON/OFFを行う。シャッター8の駆動に必要な電圧レベルの変換や、交流化をこの回路で行う。

次に、光源制御回路5について説明する。光源制御回路5は、図5に示す駆動電圧発生回路50とスイッチ51とから構成される。入力には、駆動電圧発生回路50で用いる電源が入力される。駆動電圧発生回路50では、電源電圧を必要に応じて光源駆動電圧に変換する。スイッチ51は、タイミング発生回路3からの信号に基づいて、対応する光源6の駆動電圧をON/OFFする。実施の形態1では、デジタル画像データ1をR、G、Bの3つの色成分データに分解するので、 $n=2$ で3つのスイッチ51となる。

10

また、スイッチ51は次のように動作する。R成分データが色分解回路2から出力され、シャッター制御回路4を経てシャッターを駆動させる区間は、R光源を駆動させるスイッチがONとなり、他はOFFとなる。G成分データの場合は、G光源を駆動させるスイッチがONとなり、他はOFFとなる。B成分データの場合は、B光源を駆動させるスイッチがONとなり、他はOFFとなる。

光源6は、図6に示すように、 m 色の光源60から構成される。実施の形態1では、色成分データの数 n と同じ m 色の光源60から構成される。すなわち、 $n=m=2$ の3色の光源である。また、光源60は点光源とする。光源60の発光波長は、色成分データに対応する波長領域にあればどのような範囲であっても構わない。

次に、変換素子7の説明を、図7を参照して説明する。図7中、60は光源6で示した点光源60であり、70は点光源を面光源に変換する点面変換素子である。点面変換素子70は、アクリル樹脂などを材料として板状の素子の反射率を板内で変えたり、薄い板を階段状に積んで作成する。

20

次に、シャッター8の説明を、図8を参照して説明する。シャッター8は、層状構造をしており、図8中、上から、偏光板A層80、コモン電極層81、液晶層82、セグメント電極層83、偏光B層84の順に積まれている。図には示していないが、基板となるガラス等の硬質板の上にこれらが積層されている。

偏光板A層80、偏光B層84は、互いに直交または平行の偏光面となるように積層される。コモン電極層81、セグメント電極層83は互いに直交する透明電極であり、互いに交わる点をもって表示画素とする。図では、コモン4行、セグメント5列の20画素の表示が可能である。セグメント-コモン間の電圧を、液晶の相転移電圧を挟んでON/OFFすることにより、画素に該当する液晶の相転移が起こり、偏光板A層80、液晶層82、偏光B層84を通過する光の透過/遮光を行う。

30

以上述べたように、画像データ1の情報を、色分解回路2、シャッター制御回路4を介して、シャッター8に与えるとともに、光源8からの光を変換素子7を介して面光源にし、R光、G光、B光をシャッター8に与えることで、フィルタレスで画像データ1をカラーの表示画像9として表示される。

次に、階調制御について、全体の動作タイミングを参照して説明する。図9に、実施の形態1の全体タイミング図を示す。このタイミングはタイミング回路3で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路3の指示により、色分解回路2から0ラインのデータが出力されている間(図では、画像データがR0ライン、G0ライン、B0ラインの間)は、コモン電極にコモン0を選択する。図8で説明すると、コモン電極810が選択され、他のコモン電極は非選択となる。すなわち、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、他のコモン電極上の画素はセグメント電極層83のデータには無関係に遮光状態になる。

40

タイミング回路3の指示により、色分解回路2からR0ラインのデータが出力されているときは点光源Rが、G0ラインのデータが出力されているときは点光源Gが、B0ラインのデータが出力されているときは点光源Bが点灯する。

画像データ(ライン)は、タイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。図9では、レベ

50

ル1からレベルnまでのデータがライン毎にスライス回路40からドライバ回路41へ送られる。つまり、R0ラインのデータをレベル1でスライスしたデータを、レベル1に基づくスライスデータとして、1ライン分送る。次いで、R0ラインのデータをレベル2でスライスしたデータをレベル2に基づくスライスデータとして、1ライン分送る。順次、レベルnまでスライスデータを送る。

よって、R0ラインのデータに関して、1ライン分のスライスデータがn回送られることになる。各レベルのON/OFF情報に基づいて、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、透過/遮光を行う。スライスデータは、Level nに基づいてON/OFF情報を示すので、図9のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光を遮光することになり、画像データの色成分データの階調を反映した光の制御を行う。

R0ラインのデータが終了すると、G0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源Gの光が透過/遮光される。次いで、B0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源Bの光が透過/遮光される。

0ラインのデータが終了すると、1ラインのデータがタイミング回路3の指示により色分解回路2より出力さる。コモン電極811が選択され、他は非選択状態となる。以下同様に、光源6、シャッター回路4の制御を行い、コモン電極811上の画素だけがセグメント電極層83のデータを反映し、該当光源の光の透過/遮光を行う。

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。

1フレームの終了後、次のフレームを表示することを繰り返して動画を表示する。以上実施の形態1では、各レベルの表示時間を固定としたが、各レベル毎に可変としてもよい。例えば、レベルnに対する表示時間を時間n、レベルn+1に対する表示時間を時間n+1 (n < n+1)としてもよい。

また、ドライバ回路41に送られるスライスデータは、1ライン中、各画素に対して同じスライスレベルとしたが、n回スライスデータが送られる期間で各画素ごとに全てのスライスレベルを網羅するものであれば、1ライン中のスライスレベルを同じくしなくてもよい。例えば、偶数画素は、レベル1からレベルnの順にスライスレベルが変化し、奇数画素はレベルnからレベル1に向かってスライスレベルが変化するとしてもよい。

また、光源60の発光波長は、色成分データに対応する波長領域にあるとするが、1色の光源を複数の光源で表わしてもよい。例えば、ピーク波長700nmの光源とピーク波長750nmの二つの光源を使い、R成分に対応する1色の光源としてもよい。

また、液晶表示パネル2に用いる液晶は、アクティブ型、パッシブ型何れの液晶でもよい。具体的な液晶としては、TFT型液晶、STN型液晶、TN型液晶があげられる。

また、色分解回路2に相当する機能を画像データ1の転送元で有する場合は、色分解回路2を省略してもよい。

以上のように、実施の形態1では、シャッター制御回路4でLevel nによるスライスデータを出力し、シャッター8の透過/遮光をライン単位で行うようにするので、階調性のあるフルカラー画像を再現することができる。

また、ライン単位の制御であるので、画素選択ドライバの数を減らすことができ、安価なフィールドシーケンシャルカラー画像表示装置が提供できる。

また、スライスデータの表示時間をスライスレベルに応じて可変とすることで、レベル毎の階調制御ができる。

また、光源6を変換素子7により点光源から面光源に変換するので、使用する光源が少なく、さらに、光源の数に左右されずに表示画素サイズを増大することができるのと同時に、安価なフィールドシーケンシャルカラー画像表示装置を提供できる。

10

20

30

40

50

また、スライスレベルの変化順序を画素毎に切り替えるので、シャッター 8 にかかる電力を分散することができ、低消費電力化が行われる。

実施の形態 2 .

以上の実施の形態 1 では、図 9 に示すように、スライスデータの ON/OFF をスライスデータの表示時間に反映させるようにしたものであるが、次に、スライスデータの ON/OFF を、光源 6 の点灯電圧に反映させる実施の形態を示す。

実施の形態 2 の光源制御回路 5 は、図 5 に示す駆動電源発生回路 50 に、スライスレベルを反映するシャッター駆動電圧可変機能を追加するものである。

図 10 に、実施の形態 2 の全体タイミング図を示す。このタイミングはタイミング回路 3 で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路 3 の指示により、色分解回路 2 から 0 ラインのデータが出力されている間（図では、画像データが R 0 ライン、G 0 ライン、B 0 ラインの間）は、コモン電極にコモン 0 を選択する。図 8 で説明すると、コモン電極 810 が選択され、他のコモン電極は非選択となる。すなわち、コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映し、他のコモン電極上の画素はセグメント電極層 83 のデータには無関係に遮光状態になる。

タイミング回路 3 の指示により、色分解回路 2 から R 0 ラインのデータが出力されているときは点光源 R が、G 0 ラインのデータが出力されているときは点光源 G が、B 0 ラインのデータが出力されているときは点光源 B が点灯する。この際、点光源に印加される電圧は、スライスデータのレベル値を反映して、スライスレベル値ごとに可変とする。

画像データ（ライン）は、タイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。図 10 では、レベル 1 からレベル n までのデータがライン毎にスライス回路 40 からドライバ回路 41 へ送られる。つまり、R 0 ラインのデータをレベル 1 でスライスしたデータを、レベル 1 に基づくスライスデータとして、1 ライン分送る。次いで、R 0 ラインのデータをレベル 2 でスライスしたデータをレベル 2 に基づくスライスデータとして、1 ライン分送る。順次、レベル n までスライスデータを送る。よって、R 0 ラインのデータに関して、1 ライン分のスライスデータが n 回送られることになる。各レベルの ON/OFF 情報に基づいて、コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映し、透過/遮光を行う。スライスデータは、Level n に基づいて ON/OFF 情報を示すので、図 10 のタイミングで全体を制御により、画像データの値未満のレベルでは光が透過、それ以上では光が遮光される。つまり、画像データ 1 の色成分データの階調を反映した光の制御すなわち階調制御を行う。さらに、光源の点灯電圧を可変として、光量変化による階調制御を行う。

一般に、スライスデータをセグメント電極に転送するには、ある一定の時間が必要となる。よって、スライスデータの表示時間を可変としても、セグメント電極に転送する時間以下は制御ができない。このような場合、光源点灯電圧を可変とすることで、より細かい階調制御が可能となる。また、セグメント電極に転送する時間以上であっても、光源点灯電圧を可変とすることによる光量変化は、表示時間制御より細かい単位での階調制御を可能とする。

R 0 ラインのデータが終了すると、G 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映するので、点光源 G の光が透過/遮光される。次いで、B 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映するので、点光源 B の光が透過/遮光される。

0 ラインのデータが終了すると、1 ラインのデータがタイミング回路 3 の指示により色分解回路 2 より出力さる。コモン電極 811 が選択され、他は非選択状態となる。以下同様に、光源 6、シャッター回路 4 の制御を行い、コモン電極 811 上の画素だけがセグメント電極層 83 のデータを反映し、該当光源の光の透過/遮光を行う。

10

20

30

40

50

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1フレームの終了後、次のフレームを表示することを繰り返して動画を表示する。

以上のように、実施の形態2では、シャッター制御回路4でLevelnによるスライスデータを出力し、シャッター8の透過/遮光をライン単位で行うようにするとともに、光源点灯電圧をスライスデータに応じて可変とするので、細かい階調制御が可能なフィールドシーケンシャルカラー画像表示装置を提供できる。

実施の形態3

以上の実施の形態1、2では、スライスデータのON/OFFをスライスデータの表示時間および光源点灯電圧に反映させたものであるが、次にスライスデータのON/OFFを、シャッター8の駆動電圧に反映させる実施の形態を示す。

実施の形態3のシャッター制御回路4を、図11に示す。40はスライス回路である。スライス回路40では、入力された1フィールドの色成分データが、あるスライスレベル(Leveln)より大きく、他のスライスレベル(Leveln+1)以下であればON、それ以外はOFFとする2値のスライスデータを出力する。Leveln、Leveln+1は、タイミング回路3からの信号により値が変化する。その結果、1フィールドの色成分データは、複数のスライスデータに分割されて出力される。41は、ドライバ回路である。スライスデータのON/OFFに基づいて、シャッター8のON/OFFを行う。シャッター8の駆動に必要な電圧レベル(駆動電圧発生回路42出力レベルもの)の変換や、交流化をこの回路で行う。42は、スライスレベルに対応したシャッター駆動電圧を発生し、ドライバ回路41に供給する。

次に、階調制御について、全体の動作タイミングを参照して説明する。図12に実施の形態3の全体タイミング図を示す。このタイミングはタイミング回路3で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路3の指示により、色分解回路2から0ラインのデータが出力されている間(図では、画像データがR0ライン、G0ライン、B0ラインの間)は、コモン電極にコモン0を選択する。図8で説明すると、コモン電極810が選択され、他のコモン電極は非選択となる。すなわち、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、他のコモン電極上の画素はセグメント電極層83のデータには無関係に遮光状態になる。

タイミング回路3の指示により、色分解回路2からR0ラインのデータが出力されているときは点光源Rが、G0ラインのデータが出力されているときは点光源Gが、B0ラインのデータが出力されているときは点光源Bが点灯する。

画像データ(ライン)は、タイミング回路3の指示によりスライス回路40でスライスデータに分解されるとともに、スライスレベルに見合ったシャッター駆動電圧が駆動電圧発生回路42で発生する。スライスデータとシャッター駆動電圧はシャッター8のセグメント電極層83に送られる。図では、レベル1からレベルnまでのデータが送られ、各レベルのON/OFF情報に基づいて、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、透過/遮光を行う。ここで、シャッター駆動電圧がスライスレベルにより異なるので、シャッター8における光の透過率が異なる。一般に、液晶は印加電圧によって相転移割合が変化する。よって、偏光板を組み合わせたシャッター8の透過率は、例えば、図13のように変化する。この特性を利用して、シャッター駆動電圧を変化させ光の制御を行う。このように、シャッター駆動電圧変化とスライスデータに対する表示時間変化を組み合わせ、細かい単位での階調制御を行う。

実施の形態3におけるスライスデータは、Levelnより大きく、Leveln+1以下のときにON、他はOFFであるので、スライスデータ表示時間はスライスレベルに比例した時間長とする。例えば、スライスレベル1ではスライスデータ表示時間長1、スライスレベル10ではスライスデータ表示時間長10という具合である。

R0ラインのデータが終了すると、G0ラインのデータがタイミング回路3の指示によりスライス回路40でスライスデータに分解されるとともに、スライスレベルに見合ったシャッター駆動電圧が駆動電圧発生回路42で発生する。スライスデータとシャッター駆動

10

20

30

40

50

電圧はシャッター 8 のセグメント電極層 8 3 に送られる。コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映するので、点光源 G の光が透過 / 遮光される。次いで、B 0 ラインのデータがタイミング回路 3 の指示によりスライス回路 4 0 でスライスデータに分解されるとともに、スライスレベルに見合ったシャッター駆動電圧が駆動電圧発生回路 4 2 で発生する。スライスデータとシャッター駆動電圧はシャッター 8 のセグメント電極層 8 3 に送られる。コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映するので、点光源 B の光が透過 / 遮光される。

0 ラインのデータが終了すると、1 ラインのデータがタイミング回路 3 の指示により色分解回路 2 より出力さる。コモン電極 8 1 1 が選択され、他は非選択状態となる。以下同様に、光源 6、シャッター回路 4 の制御を行い、コモン電極 8 1 1 上の画素だけがセグメント電極層 8 3 のデータを反映し、該当光源の光の透過 / 遮光を行う。

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1 フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1 フレームの終了後、次のフレームを表示することを繰り返して動画を表示する。

以上のように、実施の形態 3 では、シャッター制御回路 4 で $L e v e l n$ より大きく、 $L e v e l n + 1$ 以下を示すスライスデータとスライスレベルに見合うシャッター駆動電圧をシャッター 8 に送り、透過率を細かいレベルで可変として透過 / 遮光をライン単位で行うので、細かい階調制御が可能なフィールドシーケンシャルカラー画像表示装置を提供できる。

実施の形態 4 .

以上の実施の形態 1、2、3 では、スライスデータの ON / OFF をスライスデータの表示時間、光源点灯電圧、またはスライスレベルをシャッター駆動電圧に反映させたものであるが、次にスライスレベル毎に混色を行う実施の形態を示す。

図 1 4 に実施の形態 4 の全体タイミング図を示す。このタイミングはタイミング回路 3 で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路 3 の指示により、色分解回路 2 から 0 ラインのデータが出力されている間 (図では、レベル 1 に対する R 0 ライン、G 0 ライン、B 0 ライン、からレベル n に対する R 0 ライン、G 0 ライン、B 0 ラインまでの間) は、コモン電極にコモン 0 を選択する。図 8 で説明すると、コモン電極 8 1 0 が選択され、他のコモン電極は非選択となる。すなわち、コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映し、他のコモン電極上の画素はセグメント電極層 8 3 のデータには無関係に遮光状態になる。

タイミング回路 3 の指示により、色分解回路 2 から R 0 ラインのデータが出力されているときは点光源 R が、G 0 ラインのデータが出力されているときは点光源 G が、B 0 ラインのデータが出力されているときは点光源 B が点灯する。

実施の形態 4 では、色分解回路 2 より R 0 ライン、G 0 ライン、B 0 ラインがスライスレベルの数だけ繰り返し送られる。始めに、スライスレベル 1 に対する R 0 ラインのスライスデータがシャッター 8 のセグメント電極層 8 3 に送られる。各レベルの ON / OFF 情報に基づいて、コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映し、透過 / 遮光を行う。

次いで、スライスレベル 1 に対する G 0 ラインのスライスデータ、スライスレベル 1 に対する B 0 ラインのスライスデータが順次シャッター 8 のセグメント電極層 8 3 に送られる。ここまでの、レベル 1 に対する R 0 ライン、G 0 ライン、B 0 ラインの表示が終了する。

次に、レベル 2 に対する R 0 ライン、G 0 ライン、B 0 ラインの表示を同様に行う。このように順次スライスレベルを変更して、全てのスライスレベルに対する R 0 ライン、G 0 ライン、B 0 ラインの表示を行う。

0 ラインのデータが終了すると、1 ラインのデータがタイミング回路 3 の指示により色分解回路 2 より出力さる。コモン電極 8 1 1 が選択され、他は非選択状態となる。そして、スライスレベル 1 の R 1 ライン、G 1 ライン、B 1 ラインより、順次表示を行う。

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1 フレームの表示が終了

10

20

30

40

50

する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1フレームの終了後、次のフレームを表示することを繰り返して動画を表示する。以上のように、実施の形態4では、スライスレベル毎にRのレベルnに対応する面、Gのレベルnに対応する面、Bのレベルnに対応する面の表示を、シャッター8の透過/遮光で行うようにするので、R、G、Bの混色がレベル単位で即座に行なわれ、階調の混色性のよいフルカラー画像を再現することができる。

実施の形態5 .

以上の実施の形態1、2、3、4は、ライン毎にR、G、Bのスライスデータをシャッター8に転送するものであるが、次に、サブフィールド単位でR、G、Bを切換え、ライン単位でスライスデータを転送する実施の形態を示す。

図15に実施の形態5の全体タイミング図を示す。このタイミングはタイミング回路3で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路3の指示により、色分解回路2からR0ライン、R1ライン、・・・、RLライン、G0ライン、・・・、GLライン、B0ライン、・・・、BLラインの順に画像データ(ライン)が出力される。出力されている画像データ(ライン)のライン数に対応するコモン電極が選択される。

例えば、R0、G0、B0の時はコモン0(図8ではコモン電極810)、R1、G1、B1の時はコモン1(図8ではコモン電極811)が選択される。選択されたコモン電極上の画素だけがセグメント電極層83のデータを反映し、他のコモン電極上の画素はセグメント電極層83のデータには無関係に遮光状態になる。

タイミング回路3の指示により、色分解回路2からR関連ラインのデータが出力されているときは点光源Rが、G関連ラインのデータが出力されているときは点光源Gが、B関連ラインのデータが出力されているときは点光源Bが点灯する。

画像データ(ライン)は、タイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。図では、レベル1からレベルnまでのデータがライン毎にスライス回路40からドライバ回路41へ送られる。つまり、R0ラインのデータをレベル1でスライスしたデータを、レベル1に基づくスライスデータとして、1ライン分送る。次いで、R0ラインのデータをレベル2でスライスしたデータをレベル2に基づくスライスデータとして、1ライン分送る。順次、レベルnまでスライスデータを送る。

よって、R0ラインのデータに関して、1ライン分のスライスデータがn回送られることになる。各レベルのON/OFF情報に基づいて、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、透過/遮光を行う。スライスデータは、Level nに基づいてON/OFF情報を示すので、図15のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光を遮光することになり、画像データの色成分データの階調を反映した光の制御を行う。

R0ラインのデータが終了すると、R1ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極811上の画素だけがセグメント電極層83のデータを反映するので、点光源Rの光が透過/遮光される。順次、R関連ラインのデータが出力されるとともに対応するコモンが選択されて、該当画素の光の透過/遮光が制御される。

R関連データが終了すると、G関連データが転送される。この際、選択されるコモンは、コモン0に戻る。また、点灯光源は点光源Gに切り換わる。R関連データと同様に制御され、該当画素の光の透過/遮光が制御される。次いで、B関連データに関して同様に制御する。

以上の動作を行うことで、1フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1フレームの終了後、次のフレームを表示することを繰り返して動画を表示する。

以上の実施の形態5では、画像データ(ライン)の出力順序をR関連データ、G関連データ、B関連データの順とするが、この順序に限られるものではない。例えば、R関連デー

10

20

30

40

50

タ、B 関連データ、G 関連データとしてもよい。

以上実施の形態 5 では、各レベルの表示時間を固定としたが、各レベル毎に可変としてもよい。例えば、レベル n に対する表示時間を時間 n 、レベル $n + 1$ に対する表示時間を時間 $n + 1$ ($n < n + 1$) としてもよい。

また、ドライバ回路 4 1 に送られるスライスデータは、1 ライン中、各画素に対して同じスライスレベルとしたが、 n 回スライスデータが送られる期間で各画素ごとに全てのスライスレベルを網羅するものであれば、1 ライン中のスライスレベルを同じくしなくてもよい。例えば、偶数画素は、レベル 1 からレベル n の順にスライスレベルが変化し、奇数画素はレベル n からレベル 1 に向かってスライスレベルが変化するとしてもよい。

以上のように、実施の形態 5 では、サブフィールド単位で R、G、B を切換え、ライン単位でシャッター制御回路 4 からスライスデータをシャッター 8 に転送し、シャッター 8 の透過 / 遮光をライン単位で行うようにするので、階調性のあるフルカラー画像を再現することができる。

また、ライン単位の制御であるので、画素選択ドライバの数を減らすことができ、安価なフィールドシーケンシャルカラー画像表示装置が提供できる。

また、スライスデータの表示時間をスライスレベルに応じて可変とすることで、レベル毎の階調制御ができる。

また、スライスレベルの変化順序を画素毎に切り替えるので、シャッター 8 にかかる電力を分散することができ、低消費電力化が行われる。

実施の形態 6 .

以上の実施の形態 1 ~ 5 は、画像データ 1 に関するスライスデータをシャッター 8 に転送するものであるが、次にデータの切変わり時にダミーのラインを入れる実施の形態を示す。

図 1 6 に実施の形態 6 の全体タイミング図を示す。このタイミングはタイミング回路 3 で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路 3 の指示により、色分解回路 2 から R 0 ライン、R 1 ライン、・・・、R L ライン、ダミーライン、G 0 ライン、・・・、G L ライン、ダミーライン、B 0 ライン、・・・、B L ライン、ダミーラインの順に画像データ(ライン)が出力される。

なお、ダミーラインの画像データ(ライン)のデータは特に指定しない。出力されている画像データ(ライン)のライン数に対応するコモン電極が選択されるが、ダミーラインに対応するコモン電極は存在しない(シャッター制御回路 4 のダミーラインに関するコモン出力とシャッター 8 のコモン電極層 8 1 とは結線しない)。

例えば、R 0、G 0、B 0 の時はコモン 0 (図 8 ではコモン電極 8 1 0)、R 1、G 1、B 1 の時はコモン 1 (図 8 ではコモン電極 8 1 1) が選択される。選択されたコモン電極上の画素だけがセグメント電極層 8 3 のデータを反映し、他のコモン電極上の画素はセグメント電極層 8 3 のデータには無関係に遮光状態になる。ダミーラインの場合、選択されるコモン電極が無いので、全てのコモン電極上の画素がセグメント電極層 8 3 のデータには無関係に遮光状態になる。

タイミング回路 3 の指示により、色分解回路 2 から R 関連ラインのデータが出力されているときは点光源 R が、G 関連ラインのデータが出力されているときは点光源 G が、B 関連ラインのデータが出力されているときは点光源 B が点灯する。ダミーラインが出力されているときは、該当する光源が存在しないので、すべて消灯または点灯のいずれかにする。画像データ(ライン)は、タイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 8 3 に送られる。図では、レベル 1 からレベル n までのデータがライン毎にスライス回路 4 0 からドライバ回路 4 1 へ送られる。つまり、R 0 ラインのデータをレベル 1 でスライスしたデータを、レベル 1 に基づくスライスデータとして、1 ライン分送る。

次いで、R 0 ラインのデータをレベル 2 でスライスしたデータをレベル 2 に基づくスライスデータとして、1 ライン分送る。順次、レベル n までスライスデータを送る。よって、R 0 ラインのデータに関して、1 ライン分のスライスデータが n 回送られることになる。

10

20

30

40

50

各レベルのON/OFF情報に基づいて、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、透過/遮光を行う。スライスデータは、Level nに基づいてON/OFF情報を示すので、図16のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光を遮光することになり、画像データの色成分データの階調を反映した光の制御を行う。

R0ラインのデータが終了すると、R1ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極811上の画素だけがセグメント電極層83のデータを反映するので、点光源Rの光が透過/遮光される。順次、R関連ラインのデータが出力されるとともに対応するコモンが選択されて、該当画素の光の透過/遮光が制御される。

R関連データが終了すると、ダミーラインのデータが転送される。ダミーライン時は、選択されるコモン電極が無いので、全ての画素が遮光状態になり、シャッター8を透過する光はない。

次いで、G関連データが転送される。この際、選択されるコモンは、コモン0に戻る。また、点灯光源は点光源Gに切り換わる。R関連データと同様に制御され、該当画素の光の透過/遮光が制御される。G関連データが終了すると、ダミーラインのデータが転送される。次いで、B関連データに関して同様に制御する。B関連データが終了すると、ダミーラインのデータが転送される。

以上の動作を行うことで、関連データの切り変わり目に、画素が遮光状態となる1フレームの画像の表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1フレームの終了後、次のフレームを表示することを繰り返して動画を表示する。

以上実施の形態6では、ダミーラインの表示時間を他の画像データ(ライン)と同じにするが、可変としてもよい。例えば、ダミーラインの表示時間を画像データ(スライス)の表示時間と同じくしてもよい。

また、ダミーラインは1ラインとしたが、複数ラインとしてもよい。例えば、ダミーラインを10ラインとしてもよい。

また、ダミーラインを関連データの切り変わり目に入れたが、ラインの切り変わり目であればどこに入れてもよい。例えば、図17に示すように各R関連データ、G関連データ、B関連データにダミーラインを入れても構わない。

また、色成分データ表示時間の総計と動画表示時のフレーム時間との差異がある場合、その差分をダミーラインに割り当ててもよい。例えば、色成分データ表示時間の総計が15ms、動画表示時のフレーム時間が16.6msの場合1.6msをダミーラインとし、適当なラインの切り変わり目にダミーラインを入れる。

以上のように、実施の形態6では、ラインの切り変わり目にダミーラインを色分解回路2より出力し、ダミーラインに対応するシャッター制御回路4のコモン出力はシャッター8のコモン電極層81と未結線とするので、ラインの切り変わり目で全画素が遮光状態になり、シャッター8を通過する光が無くなる。その結果、ブラウン管におけるブラックマスクを時空間で表示することができる。

実施の形態7

以上の実施の形態1~6は、各々の回路を別々の回路で構成するものであるが、一つの回路で構成する実施の形態を次に示す。

図18はこの発明の実施の形態7を示すブロック図である。図において、1はデジタルカラー画像データ、2はデジタル画像データ1を各サブフィールドに分解・蓄積する色分解回路、3は各種タイミングを発生するタイミング回路、4は後述するシャッター8を制御するシャッター制御回路、5は後述する光源6の制御を行う光源制御回路、6は複数色の光を発生する光源、7は光源6からの光の光路を変える変換素子、8は変換素子7を通過した光源6からの光を遮断するシャッター、9は表示された表示画像である。以上、符号1~9は、実施の形態1~6において述べた各回路ほかと同一のものである。Aは、色分解回路2、タイミング回路3、シャッター制御回路4、光源制御回路5をひとつにま

10

20

30

40

50

とめたカラー画像表示回路である。

次に動作について説明する。図18に示す符号1~9の各々については、各実施の形態と同一であるので、ここでは省略する。カラー画像表示回路Aには、多値データである画像データ1を入力する。入力された画像データ1は、タイミング回路3の制御により、色分解回路2で各サブフィールドに分解・蓄積され、次いで、シャッター制御回路4で2値のスライスデータに変換される。

一方、光源制御回路5は、タイミング回路3の制御により光源6の点灯/消灯を色分解回路2と同期を取りながら発生する。カラー画像表示回路Aからは、スライスデータ、光源制御信号が出力される。スライスデータはシャッター8へ送られ、光源制御信号は光源6に送られ、光源6の点灯/消灯を行う。発光した光は、変換素子7により面光源に変換され、スライスデータに基づき透過/遮光が画素毎に決まるシャッター8を透過し、表示画像9として表示される。

実施の形態7では、色分解回路2、タイミング回路3、シャッター制御回路4、光源制御回路5をひとつにまとめたカラー画像表示回路Aを用いるものであるが、色分解回路2とシャッター制御回路4、タイミング回路3、光源制御回路5と3つの回路にしてもよい。

また、実施の形態7では、色分解回路2、タイミング回路3、シャッター制御回路4、光源制御回路5をひとつにまとめたカラー画像表示回路Aを用いるものであるが、色分解回路2、タイミング回路3、シャッター制御回路4、光源制御回路5、光源6の組み合わせにしてもよい。この際、光源6の光を光ファイバーなどで変換素子7に運んでもよい。

また、カラー画像表示回路Aは、LSIなどの集積素子で構成されるものでもよい。

また、色分解回路2に相当する機能を画像データ1の転送元で有する場合は、色分解回路2を省略して、タイミング回路3、シャッター制御回路4、光源制御回路5をひとつにまとめたカラー画像表示回路Aとしてもよい。

以上のように、実施の形態7では、色分解回路2、タイミング回路3、シャッター制御回路4、光源制御回路5を一つのカラー画像表示回路Aにまとめるので、多値の画像データ1をコンピュータなどから受け取るだけで、カラー画像を表示できる。また、ひとつの回路にまとめられているので、低コスト化もでき、カラー画像表示装置の信頼性も高まる。

実施の形態8

この発明の実施の形態8に係るカラー画像表示装置では、実施の形態1と同様な図1に示すブロック構成を備え、ブロック各部は同様に動作する。また、色分解回路2についても図2に示す構成を備える。

この実施の形態8では、サブフィールドの色成分数は4以上である。すなわち、実施の形態8では、R、G、Bからなる画像データ1をR'、G'、B'、Wの4つのサブフィールドに分解する。画像データ1を(R, G, B)として、サブフィールドのデータは以下の式により求める。

$$W = \min(R, G, B)$$

$$R' = R - W$$

$$G' = G - W$$

$$B' = B - W$$

メモリ21は、1フィールドの色成分データを蓄積できるメモリであり、蓄積する色成分の数だけ用意する。実施の形態8では、色成分がR'、G'、B'、Wの4つであるので、 $n = 3$ として4つのメモリとなる。選択器22は、シャッター制御回路4の処理タイミングに合わせて、メモリ21に蓄積された色成分データを選択出力する。シャッター制御回路4の処理タイミングは、タイミング回路3が発生する信号で制御する。

次に、シャッター制御回路4について説明する。シャッター制御回路4は、色分解回路4より出力された1フィールドの色成分データ(多値)を、スライスデータ(2値)に分解し、そのスライスデータに基づいて、シャッター8を制御するものである。

シャッター制御回路4は、実施の形態1と同様に図3に示す構成を備え、同様に動作する。すなわち、スライス回路40では、入力された1フィールドの色成分データが、あるスライスレベル(Level n)以下であればOFF、それ以外はONとする2値のスライ

10

20

30

40

50

データを出力する。Level nは、タイミング回路3からの信号により値が変化する。その結果、1フィールドの色成分データは、複数のスライスデータに分割されて出力される。

この概念は、図4に示す通りである。スライス回路40に入力される色分解回路2からの信号値は、0から255の範囲にあるものとする。タイミング回路3からの信号によりLevel nが設定された場合、0からLevel n未満の信号が入力された場合はOFF、Level n以上255までの信号が入力された場合はONのスライスデータを出力する。タイミング回路3からの信号によりLevel n+1に設定が変更された場合、0からLevel n+1未満の信号が入力された場合はOFF、Level n+1以上255までの信号が入力された場合はONのスライスデータを出力する。ドライバ回路41は、スライスデータのON/OFFに基づいて、シャッター8のON/OFFを行い、シャッター8の駆動に必要な電圧レベルの変換や、交流化を行う。

10

次に、光源制御回路5について説明する。光源制御回路5は、実施の形態1と同様に図5に示す駆動電圧発生回路50とスイッチ51とから構成される。入力には、駆動電圧発生回路50で用いる電源が入力される。駆動電圧発生回路50では、電源電圧を必要に応じて光源駆動電圧に変換する。スイッチ51は、タイミング発生回路3からの信号に基づいて、対応する光源6の駆動電圧をON/OFFする。実施の形態8では、デジタル画像データ1をR'、G'、B'、Wの4つの色成分データに分解するが、光源はR、G、Bの3つを使用するのでn=2で3つのスイッチ51となる。

また、スイッチ51は次のように動作する。R'成分データが色分解回路2から出力されシャッター制御回路4を経てシャッターを駆動させる区間は、R光源を駆動させるスイッチがONとなり、他はOFFとなる。G'成分データの場合は、G光源を駆動させるスイッチがONとなり、他はOFFとなる。B'成分データの場合は、B光源を駆動させるスイッチがONとなり、他はOFFとなる。W成分データの場合は、R、G、Bの全ての光源を駆動させるスイッチがONとなる。

20

光源6は、実施の形態1と同様に、図6に示すように、m色の光源60から構成される。実施の形態8では、色成分データの数nと異なるm色の光源60から構成される。すなわち、n=3の4つの色成分数、m=2の3色の光源である。また、光源60は点光源とする。光源60の発光波長は、色成分データに対応する波長領域にあればどのような範囲であっても構わない。

30

次に、変換素子7を、実施の形態1と同様に、図7を参照して説明する。図7中、60は光源6で示した点光源60であり、70は点光源を面光源に変換する点面変換素子である。点面変換素子70は、アクリル樹脂などを材料として板状の素子の反射率を板内で変えたり、薄い板を階段状に積んで作成する。

次に、シャッター8を、実施の形態1と同様に、図8を参照して説明する。シャッター8は、層状構造をしており、図中、上から、偏光板A層80、コモン電極層81、液晶層82、セグメント電極層83、偏光B層84の順に積まれている。図には示していないが、基板となるガラス等の硬質板の上にこれらが積層されている。偏光板A層80、偏光B層84は、互いに直交または平行の偏光面となるように積層される。コモン電極層81、セグメント電極層83は互いに直交する透明電極であり、互いに交わる点をもって表示画素とする。図では、コモン4行、セグメント5列の20画素の表示が可能である。セグメント-コモン間の電圧を、液晶の相転移電圧を挟んでON/OFFすることにより、画素に該当する液晶の相転移が起こり、偏光板A層80、液晶層82、偏光B層84を通過する光の透過/遮光を行う。

40

以上述べたように、画像データ1の情報を、色分解回路2、シャッター制御回路4を介してシャッター8に与えるとともに、変換素子7を用いて光源8からの光を面光源にし、R光、G光、B光をシャッター8に与えることで、フィルタレスで画像データ1をカラーの表示画像9として表示する。

次に、全体の動作タイミングを参照して階調制御について説明する。図19に、実施の形態8の全体タイミング図を示す。このタイミングは、タイミング回路3で生成され、各ブ

50

ロックを動作させるタイミングを示すものである。タイミング回路3の指示により、色分解回路2から0ラインのデータが出力されている間(図では、画像データがR'0ライン、G'0ライン、B'0ライン、W0ラインの間)は、コモン電極にコモン0を選択する。図8で説明すると、コモン電極810が選択され、他のコモン電極は非選択となる。すなわち、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、他のコモン電極上の画素はセグメント電極層83のデータには無関係に遮光状態になる。

タイミング回路3の指示により、色分解回路2からR'0ラインのデータが出力されているときは点光源Rが、G'0ラインのデータが出力されているときは点光源Gが、B'0ラインのデータが出力されているときは点光源Bが、W0ラインのデータが出力されているときは点光源R、G、Bすべてが点灯する。

10

画像データ(ライン)は、タイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。図では、レベル1からレベルnまでのデータがライン毎にスライス回路40からドライバ回路41へ送られる。つまり、R'0ラインのデータをレベル1でスライスしたデータを、レベル1に基づくスライスデータとして、1ライン分送る。ついで、R'0ラインのデータをレベル2でスライスしたデータをレベル2に基づくスライスデータとして、1ライン分送る。順次、レベルnまでスライスデータを送る。

よって、R'0ラインのデータに関して、1ライン分のスライスデータがn回送られることになる。各レベルのON/OFF情報に基づいて、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、透過/遮光を行う。スライスデータは、スライスレベルに基づいてON/OFF情報を示すので、図19のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光を遮光することになる。これを利用して、画像データの分解色成分データの階調を反映した光の制御を行う。さらに、各レベルの時間幅を可変とすることにより、レベル毎の階調制御を行う。

20

R'0ラインのデータが終了すると、G'0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源Gの光が透過/遮光される。

ついで、B'0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源Bの光が透過/遮光される。次に、W0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源R、G、Bのすべての光が透過/遮光される。

30

0ラインのデータが終了すると、1ラインのデータがタイミング回路3の指示により色分解回路2より出力される。コモン電極811が選択され、他は非選択状態となる。以下同様に、光源6、シャッター回路4の制御を行い、コモン電極811上の画素だけがセグメント電極層83のデータを反映し、該当光源の光の透過/遮光を行う。

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。

40

1フレームの終了後、次のフレームを表示することを繰り返して、動画を表示する。以上実施の形態8では、単色光発光時と全色発光時(R'対応発光時とW対応発光時など)の各光源の発光強度を固定としたが、各々別々に制御してもよい。例えば、R'制御時におけるR光源の発光強度をPR、W制御時におけるR光源の発光強度をPRW(PRPRW)とする。

また、実施の形態8では、W対応発光を全色発光で行ったが、白色光源を用いてW成分対応のスライスデータの表示時に用いてもよい。

また、各レベルの表示時間を固定としたが、各レベル毎に可変としてもよい。例えば、レベルnに対する表示時間を時間n、レベルn+1に対する表示時間を時間n+1(n n

50

+ 1)としてもよい。

また、ドライバ回路41に送られるスライスデータは、1ライン中、各画素に対して同じスライスレベルとしたが、n回スライスデータが送られる期間で各画素ごとに全てのスライスレベルを網羅するものであれば、1ライン中のスライスレベルを同じくしなくてもよい。例えば、偶数画素は、レベル1からレベルnの順にスライスレベルが変化し、奇数画素はレベルnからレベル1に向かってスライスレベルが変化するとしてもよい。

また、光源60の発光波長は、色成分データに対応する波長領域にあるとするが、1色の光源を複数の光源で表わしてもよい。例えば、ピーク波長700nmの光源とピーク波長750nmの二つの光源を使い、R成分に対応する1色の光源としてもよい。

また、液晶表示パネル2に用いる液晶は、アクティブ型、パッシブ型何れの液晶でもよい。具体的な液晶としては、TFT型液晶、STN型液晶、TN型液晶があげられる。 10

また、色分解回路2に相当する機能を画像データ1の転送元で有する場合は、色分解回路2を省略してもよい。

以上のように、実施の形態8では、色分解回路2で無彩色成分(W)と有彩色成分(R', G', B')に画像データ1を分解し、その成分に対応した光源6を点灯するので、階調制御を無彩色成分、有彩色成分に分けて行うことができる。

また、単色光発光時と全色発光時(R'対応発光時とW対応発光時など)とで、各光源の発光強度を可変とすることで、例えば、R'制御とW制御を切り離すことができる。

また、R光源、G光源、B光源を同時発光させて白色光を作る、すなわち、空間混色を行うので、フィールドシーケンシャルの特徴である発光時間をずらして残像により白色光を作る、すなわち、時間混色に比べ、無彩色の混色がより完全にすることができる。 20

また、全色発光でW対応発光を行っているため、フィールド全体の明るさが増して、単色発光のみで行う画像再現に比べ、画面を明るくできる。

また、シャッター制御回路4でLevelnによるスライスデータを出力し、シャッター8の透過/遮光をライン単位で行うようにするので、階調性のあるフルカラー画像を再現することができるとともに、ライン単位の制御であるので、画素選択ドライバの数を減らすことができ、安価なフィールドシーケンシャルカラー画像表示装置が提供できる。

また、スライスデータの表示時間をスライスレベルに応じて可変とすることで、レベル毎の階調制御ができる。

また、光源6を変換素子7により点光源から面光源に変換するので、使用する光源が少なく、光源の数に左右されずに表示画素サイズを増大することができるとともに、安価なフィールドシーケンシャルカラー画像表示装置を提供できる。 30

実施の形態9.

上述した実施の形態8では、図19に示すように、画像データ1をR', G', B', Wに分解し、対応する光源6を点灯し、シャッター8のON/OFFに基づき画像を表示したものであるが、次に分解数をより細かくし各色の混色をより完全にする実施の形態を示す。

実施の形態9の色分解回路2は、図2に示すメモリ21をn=6として7つの色成分に分解するものである。実施の形態9では、R、G、Bからなる画像データ1をR'', G'', B'', C', M', Y', Wの7つのサブフィールドに分解する。画像データ1を(R, G, B)として、サブフィールドのデータは以下の式により求める。 40

$$W = \min(R, G, B)$$

$$R' = R - W$$

$$G' = G - W$$

$$B' = B - W$$

$$C' = \min(G', B')$$

$$M' = \min(B', R')$$

$$Y' = \min(R', G')$$

$$R'' = R' - \max(Y', M')$$

$$G'' = G' - \max(M', C')$$

$$B'' = B' - \max(C', Y')$$

図20に、実施の形態9の全体タイミング図を示す。このタイミングは、タイミング回路3で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路3の指示により、色分解回路2から0ラインのデータが出力されている間(図では、画像データがR''0ライン、C'0ライン、G''0ライン、M'0ライン、B''0ライン、Y'0ライン、W0ラインの間)は、コモン電極にコモン0を選択する。図8で説明すると、コモン電極810が選択され、他のコモン電極は非選択となる。すなわち、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、他のコモン電極上の画素はセグメント電極層83のデータには無関係に遮光状態になる。

タイミング回路3の指示により、色分解回路2からR''0ラインのデータが出力されているときは点光源Rが、C'0ラインのデータが出力されているときは点光源GとBが、G''0ラインのデータが出力されているときは点光源Gが、M'0ラインのデータが出力されているときは点光源BとRが、B''0ラインのデータが出力されているときは点光源Bが、Y'0ラインのデータが出力されているときは点光源RとGが、W0ラインのデータが出力されているときは点光源R、G、Bすべてが点灯する。

画像データ(ライン)は、タイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。図では、レベル1からレベルnまでのデータがライン毎にスライス回路40からドライバ回路41へ送られる。ついで、各レベルのON/OFF情報に基づいて、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、透過/遮光を行う。スライスデータは、Level nに基づいてON/OFF情報を示すので、図20のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光が遮光となることを利用して階調制御を行う。

R''0ラインのデータが終了すると、C'0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源GとBの光が透過/遮光される。ついで、G''0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源Gの光が透過/遮光される。順次、M'0、B''0、Y'0と送られ、次に、W0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源R、G、Bのすべての光が透過/遮光される。

0ラインのデータが終了すると、次ラインである1ラインのデータがタイミング回路3の指示により色分解回路2より出力される。コモン電極811が選択され、他は非選択状態となる。以下同様に、光源6、シャッター回路4の制御を行い、コモン電極811上の画素だけがセグメント電極層83のデータを反映し、該当光源の光の透過/遮光を行う。この動作を順次繰り返し行いコモン電極の最後まで到達すると、1フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1フレームの終了後、次のフレームを表示することを繰り返し、動画を表示する。

以上実施の形態9では、単色光発光時と複数色発光時(R'対応発光時とW対応発光時など)の各光源の発光強度を固定としたが、各々別々に制御してもよい。例えば、R'制御時におけるR光源の発光強度をPR、W制御時におけるR光源の発光強度をPRW(P R P R W)とする。

以上のように、実施の形態9では、色分解回路2で無彩色成分(W)、原色成分(R'', G'', B'')と補色成分(C', M', Y')に画像データ1を分解し、その成分に対応した光源6を点灯するので、階調制御を無彩色成分、原色成分、補色成分に分けて行うことができる。

また、単色光発光時と全色発光時(R'対応発光時とW対応発光時など)とで、各光源の

発光強度を可変とすることで、例えば、R'制御とW制御をを別々の制御と扱うことができ、制御性が向上する。

また、複数光源の同時発光により白色光、補色光を作る、すなわち、空間混色を行うので、フィールドシーケンシャルの特徴である発光時間をずらして残像により白色光、補色光を作る、すなわち、時間混色に比べ、白色光、補色光の混色がより完全になる。

実施の形態10.

上述した実施の形態8、9では、画像データ1の色分解を行ったものであるが、次に特定の色を抽出して画像を再現する実施の形態を示す。

実施の形態10の色分解回路2は、図2に示すメモリ21を $n = 3$ として4つの色成分に分解するものである。実施の形態10では、R、G、Bからなる画像データ1をR、G、B、Colorの4つのサブフィールドに分解する。画像データ1を(R, G, B)として、サブフィールドのデータは以下の式により求める。

$R_0 \quad R < R_1$ かつ $G_0 \quad G < G_1$ かつ $B_0 \quad B < B_1$ の時、

$Color = \max(R, G, B)$

それ以外は、 $R = R$ 、 $G = G$ 、 $B = B$

(ここで、 R_0 、 G_0 、 B_0 、 R_1 、 G_1 、 B_1 は予め決められた数値)

次に、実施の形態10の光源は、 $n = m = 3$ の4色の光源である。特に、Colorに対応する光源は、 $R_0 \quad R < R_1$ かつ $G_0 \quad G < G_1$ かつ $B_0 \quad B < B_1$ の光を発光する特殊な点光源とする。光源60がLEDである場合は、半導体製造時の不純物注入量を変えることにより、エネルギーバンドを変更することができるので、目的に合った波長のLEDを作ることができる。

図21に、実施の形態10の全体タイミング図を示す。このタイミングはタイミング回路3で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路3の指示により、色分解回路2から0ラインのデータが出力されている間(図では、画像データがR0ライン、G0ライン、B0ライン、Color0ラインの間)は、コモン電極にコモン0を選択する。図8で説明すると、コモン電極810が選択され、他のコモン電極は非選択となる。すなわち、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、他のコモン電極上の画素はセグメント電極層83のデータには無関係に遮光状態になる。

タイミング回路3の指示により、色分解回路2からR0ラインのデータが出力されているときは点光源Rが、G0ラインのデータが出力されているときは点光源Gが、B0ラインのデータが出力されているときは点光源Bが、Color0ラインのデータが出力されているときは点光源Colorが点灯する。

画像データ(ライン)は、タイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。図では、レベル1からレベルnまでのデータがライン毎にスライス回路40からドライバ回路41へ送られる。ついで、各レベルのON/OFF情報に基づいて、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、透過/遮光を行う。スライスデータは、Levelnに基づいてON/OFF情報を示すので、図21のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光が遮光となる。これを利用して階調制御を行う。

R0ラインのデータが終了すると、G0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源Gの光が透過/遮光される。ついで、B0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源Bの光が透過/遮光される。次に、Color0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけ

10

20

30

40

50

がセグメント電極層 8 3 のデータを反映するので、点光源 C o l o r の光が透過 / 遮光される。

0 ラインのデータが終了すると、次ラインである 1 ラインのデータがタイミング回路 3 の指示により色分解回路 2 より出力される。コモン電極 8 1 1 が選択され、他は非選択状態となる。以下同様に、光源 6、シャッター回路 4 の制御を行い、コモン電極 8 1 1 上の画素だけがセグメント電極層 8 3 のデータを反映し、該当光源の光の透過 / 遮光を行う。この動作を順次繰り返し行いコモン電極の最後まで到達すると、1 フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1 フレームの終了後、次のフレームを表示することを繰り返して動画を表示する。

なお、実施の形態 1 0 では特色を 1 色としたが、複数色としてもよい。例えば、特色に、肌色 A と肌色 B を使用し、各々に対応する光源を使い、カラー画像を表示する。 10

以上のように、実施の形態 1 0 では、特定波長領域の光を発する点光源 C o l o r と原色光源を使用し、特定波長領域のデータとそれ以外のデータに色分解し、特定波長領域のデータは点光源 C o l o r を使って画像再現したので、特定色の階調性の優れたフィールドシーケンシャルカラー画像表示装置が提供できる。実施の形態 1 1 .

上述した実施の形態 8、9、1 0 では、画像データ 1 の色分解を原色 (R、G、B) 以外の色成分に対しても行い表示色の階調性を向上させるものであるが、色分解数の増加に伴い必要となる高速表示を行う実施の形態を示す。

実施の形態 8、9、1 0 では、1 ラインの画像データを表示するのに、1 色成分につき 1 ライン分のスライスデータが n 回送られる。よって、画像データ 1 の色分解の数が増える場合、もしくは、表示エリアが大きくなる場合、前者では分解する色成分数が増える、後者では 1 ラインの画素数が大きくなりスライスデータを転送する時間も長くなるようになる。実施の形態 1 1 では、色成分数が増えても、または、表示エリアが大きくなっても、スライスデータを転送する時間を同じくする実施の形態を示す。 20

図 2 2 は、この発明の実施の形態 1 1 におけるシャッター 8 とシャッター駆動回路 4 の関係を示すものである。実施の形態 1 1 では、シャッター 8 を 4 つのサブシャッター 8 0 0 に分ける。シャッター 8 の主走査方向が 2 W 画素 (W は自然数)、複走査方向が 2 L ライン (L は自然数) であるとして、均等に 4 分割してサブシャッター 8 1 とする。4 1 1 ~ 4 1 4 は、サブシャッター 8 0 0 各々のセグメント電極相 8 3 につなぐセグメント用シャッター駆動回路である。4 2 1 はサブシャッター 8 0 0 のコモン電極層 8 1 につながる 30 コモン用シャッター駆動回路である。コモン用シャッター駆動回路 4 2 1 の出力は、全てのサブシャッター 8 0 0 に均等に接続される。

次に動作について図 2 3 を参照しながら説明する。図 2 3 に示すタイミングは、タイミング回路 3 で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路 3 の指示により、色分解回路 2 から 0 ライン、L ラインのデータの前半部、後半部がセグメント用シャッター駆動回路 4 1 1 ~ 4 1 4 に出力される。

この間、すなわち、図では、画像データが [R ' 0 前半ライン、G ' 0 前半ライン、B ' 0 前半ライン、W 0 前半ライン]、[R ' 0 後半ライン、G ' 0 後半ライン、B ' 0 後半ライン、W 0 後半ライン]、[R ' L 前半ライン、G ' L 前半ライン、B ' L 前半ライン、W L 前半ライン]、[R ' L 後半ライン、G ' L 後半ライン、B ' L 後半ライン、W L 40 後半ライン] の間は、コモン電極にコモン 0 を選択する。

図 8 で説明すると、コモン電極 8 1 0 が選択され、他のコモン電極は非選択となる。すなわち、コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映し、他のコモン電極上の画素はセグメント電極層 8 3 のデータには無関係に遮光状態になる。シャッター 8 では、第 1 ラインと第 L ラインが選択されていることになる。

タイミング回路 3 の指示により、色分解回路 2 から R ' 関係ラインのデータが出力されているときは点光源 R が、G ' 関係ラインのデータが出力されているときは点光源 G が、B ' 関係ラインのデータが出力されているときは点光源 B が、W 関係ラインのデータが出力されているときは点光源 R、G、B すべてが点灯する。

画像データ (ライン) は、タイミング回路 3 の指示によりシャッター制御回路 4 でスライ 50

スデータに分解され、シャッター 8 のセグメント電極層 8 3 に送られる。図中の画像データ 4 1 1 用 (スライス) を例にとって説明する。セグメント用シャッター制御回路 4 1 1 には、まず、R' 0 前半ラインの画像データ (ライン) が送られる。この前半ラインのデータに対してレベル 1 からレベル n までのデータが前半ライン毎にスライス回路 4 0 からドライバ回路 4 1 へ送られる。つまり、R' 0 前半ラインのデータをレベル 1 でスライスしたデータを、レベル 1 に基づくスライスデータとして、前半ライン分送る。ついで、R' 0 前半ラインのデータをレベル 2 でスライスしたデータをレベル 2 に基づくスライスデータとして、前半ライン分送る。順次、レベル n までスライスデータを送る。

よって、R' 0 前半ラインのデータに関して、前半ライン分のスライスデータが n 回送られることになる。すなわち、送られるスライスデータ量は、サブシャッターに分ける以前と比べ半分となる。各レベルの ON/OFF 情報に基づいて、コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映し、透過/遮光を行う。

スライスデータは、スライスレベルに基づいて ON/OFF 情報を示すので、図 2 3 のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光を遮光することになる。これを利用して、画像データの分解色成分データの階調を反映した光の制御を行う。同様に、セグメント用シャッター制御回路 4 1 2 では R' 0 後半ライン、セグメント用シャッター制御回路 4 1 3 では R' L 前半ライン、セグメント用シャッター制御回路 4 1 4 では R' L 後半ラインの画像データ (ライン) を扱う。

R' 0 前半ライン、R' 0 後半ライン、R' L 前半ライン、R' L 後半ラインのデータが終了すると、G' 0 前半ライン、G' 0 後半ライン、G' L 前半ライン、G' L 後半ラインのデータがタイミング回路 3 の指示によりセグメント用シャッター制御回路 4 1 1 ~ 4 1 4 でスライスデータに分解され、サブシャッター 8 0 0 のセグメント電極層 8 3 に送られる。コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映するので、点光源 G の光が透過/遮光される。

ついで、B' 0 前半ライン、B' 0 後半ライン、B' L 前半ライン、B' L 後半ラインのデータがタイミング回路 3 の指示によりセグメント用シャッター制御回路 4 1 1 ~ 4 1 4 でスライスデータに分解され、サブシャッター 8 0 0 のセグメント電極層 8 3 に送られる。コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映するので、点光源 B の光が透過/遮光される。

次に、W 0 前半ライン、W 0 後半ライン、W L 前半ライン、W L 後半ラインのデータがタイミング回路 3 の指示によりセグメント用シャッター制御回路 4 1 1 ~ 4 1 4 でスライスデータに分解され、サブシャッター 8 0 0 のセグメント電極層 8 3 に送られる。コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映するので、点光源 R、G、B のすべての光が透過/遮光される。

0 ライン、L ラインのデータが終了すると、次の 1 ライン、L + 1 (図では L 1 と表記) ラインのデータがタイミング回路 3 の指示により色分解回路 2 より出力される。コモン電極 8 1 1 が選択され、他は非選択状態となる。以下同様に、光源 6、シャッター回路 4 の制御を行い、コモン電極 8 1 1 上の画素だけがセグメント電極層 8 3 のデータを反映し、該当光源の光の透過/遮光を行う。

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1 フレームの表示が終了する。1 フレーム中のスライスデータ転送に要する時間は、シャッター 8 を 4 つのサブシャッター 8 0 0 に分けることにより、分けない場合と比べ 1 / 4 になる。よって、1 フレームの表示時間も 1 / 4 になる。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1 フレームの終了後、次のフレームを表示することを繰り返して、動画を表示する。

なお、前記実施の形態 1 1 では、シャッター 8 を 4 つの均等なサブシャッター 8 0 0 に分けるが、4 つでなくてもよく、さらに、均等でなくても構わない。例えば、2 つのサブシャッターに分けて、前半のセグメント用シャッター制御回路 4 1 1 が扱う画素を 1 2 8 画素、後半のセグメント用シャッター制御回路 4 1 2 が扱う画素を 6 4 画素としてもよい。この場合、スライスデータ表示時間は、長い前半のセグメント用シャッター制御回路 4 1

10

20

30

40

50

1の転送時間が最速となる。

また、前記実施の形態11では、コモン用シャッター駆動回路421の出力は、全てのサブシャッター800に均等に接続されるとするが、複数のコモン用シャッター駆動回路421を用いて、各々のコモン用シャッター駆動回路421を各サブシャッター800に接続するとしてもよい。

また、前記実施の形態11では、コモン用シャッター駆動回路421の出力は全てのサブシャッター800に均等に接続され、コモン用シャッター駆動回路421のコモン0はシャッター8の第1ラインと第Lラインのコモン電極に接続されるとするが、転送される画像データ(ライン)と対応が取れている限り、どのようにコモン用シャッター駆動回路421のコモン出力とシャッター8のコモン電極に接続されていてもよい。

10

例えば、コモン用シャッター駆動回路421コモン出力が0~3までの4つ、シャッター8のコモン電極が0~7までの8つあるとして、コモン用シャッター駆動回路421コモン出力とシャッター8のコモン電極を次のように接続してもよい。

コモン出力0 コモン電極0、7

コモン出力1 コモン電極2、5

コモン出力2 コモン電極1、6

コモン出力3 コモン電極3、4

この場合、画像データ(ライン)は、0、2、1、3ラインの順と、7、5、6、4の順に色分解回路2より送る。

また、前記実施の形態11では、サブシャッター800がセグメント方向、コモン方向とも連続して存在するようにしたが、全てのセグメント電極、コモン電極を網羅する限り、どのように配置してもよい。

20

例えば、コモン用シャッター駆動回路421コモン出力が0~3までの4つ、シャッター8のコモン電極が0~7までの8つ、セグメント用シャッター駆動回路411、412のセグメント出力が各々0~3の4つ、シャッター8のセグメント電極が0~7までの8つ(コモン電極、セグメント電極ともに番号順に物理的に電極が連続してあるものとする。0の隣は1、その次は2と言う順)あるとして、コモン用シャッター駆動回路421コモン出力とシャッター8コモン電極、セグメント用シャッター駆動回路411、412セグメント出力とシャッター8セグメント電極を次のように接続してもよい。

コモン出力0 コモン電極0、1

コモン出力1 コモン電極2、3

コモン出力2 コモン電極4、5

コモン出力3 コモン電極6、7

セグメント用シャッター駆動回路411出力0 セグメント電極0

セグメント用シャッター駆動回路411出力1 セグメント電極2

セグメント用シャッター駆動回路411出力2 セグメント電極4

セグメント用シャッター駆動回路411出力3 セグメント電極6

セグメント用シャッター駆動回路412出力0 セグメント電極1

セグメント用シャッター駆動回路412出力1 セグメント電極3

セグメント用シャッター駆動回路412出力2 セグメント電極5

セグメント用シャッター駆動回路412出力3 セグメント電極7

30

40

つまり、2つのサブシャッターが重なり合うように配置されている。この場合、画像データ(ライン)は、前記接続に合致する走査順序で、色分解回路2より送る。

以上のように、実施の形態11では、シャッター8をサブシャッター800に分けて、スライスデータの転送に要する時間を短縮したので、高速表示可能なフィールドシーケンシャルカラー画像表示装置が提供できる。

また、サブシャッター800の分け方を均等または不均等とするので、セグメント用シャッター制御回路411他、コモン用シャッター制御回路421の汎用的使用が可能となり、低コスト化ができる。

また、サブシャッター800の分け方を物理的に不連続としたり、シャッター8のコモン電

50

極の走査順をサブシャッター 800 毎に可変とするので、画像表示が不規則な順に行われるので、表示の走査順序が目立たない画像表示を行うことができる。

実施の形態 12 .

この発明の実施の形態 12 に係るカラー画像表示装置では、実施の形態 1 と同様な図 1 に示すブロック構成を備える。

ブロック各部は、次のように動作する。まず、デジタルカラー画像データ 1 は、RGB のカラー画像データが、RGBRGB というように点順次で入力される場合、R1 ライン、G1 ライン、B1 ライン、R2 ライン、G2 ライン、B2 ラインというように線順次に入力される場合、および R1 フィールド、G1 フィールド、B1 フィールドというように面順次に入力される場合の 3 つがある。これらのデジタルカラー画像データ 1 の入力順序は、次に述べる色分解回路 2 の構成と密接に関係する。

次に、色分解回路 2 について説明する。この発明の実施の形態 12 に係る色分解回路 2 は、図 24 に示すように、図 2 に示す実施の形態 1 の色分解回路に対し、補償器 23 をさらに備えている。この実施の形態 12 に係る色分解回路 2 は、画像データ 1 をサブフィールドに分解・蓄積する回路である。よって、デジタルカラー画像データ 1 の入力順序によって、その構成は変わる。図 24 において、20 はタイミング回路 3 で発生する現時点のデジタル画像データ 1 がサブフィールドの色成分のいずれであることを示す信号に基づき、演算されたデータを該当するメモリ 21 に蓄積する比較演算器である。

本実施の形態 12 におけるサブフィールド数は 4 以上である。実施の形態 12 では、R、G、B からなる画像データ 1 を R'、G'、B'、W の 4 つのサブフィールドに分解する。画像データ 1 を (R, G, B) として、サブフィールドのデータは以下の式により求める。

$$W = \min(R, G, B)$$

$$R' = R - W$$

$$G' = G - W$$

$$B' = B - W$$

メモリ 21 は、1 フィールドの色成分データを蓄積できるメモリであり、蓄積する色成分の数だけ用意する。実施の形態 12 では、色成分が R'、G'、B'、W の 4 つであるので、 $n = 3$ として 4 つのメモリ 21 となる。ここで、W のデータはメモリ 0 に蓄積するものとする。補償器 23 は、メモリ 0 すなわち W のデータを基に色再現補償を行う。全体タイミングで詳細な動作を述べる。選択器 22 は、シャッター制御回路 4 の処理タイミングに合わせて、メモリ 21 に蓄積された色成分データまたは補償器 23 の出力データを選択出力する。タイミング回路 3 が発生する信号を用いてシャッター制御回路 4 の処理タイミングをとる。

次に、シャッター制御回路 4 について説明する。シャッター制御回路 4 は、色分解回路 4 より出力された 1 フィールドの色成分データ (多値) を、スライスデータ (2 値) に分解し、そのスライスデータに基づいて、シャッター 8 を制御するものである。この実施の形態 12 におけるシャッター制御回路 4 は、実施の形態 1 と同様に図 3 に示すブロック図の構成を備える。図 3 において、スライス回路 40 では、入力された 1 フィールドの色成分データが、あるスライスレベル (Level n) 以下であれば OFF、それ以外は ON とする 2 値のスライスデータを出力する。Level n は、タイミング回路 3 からの信号により値が変化する。その結果、1 フィールドの色成分データは、複数のスライスデータに分割されて出力される。

この概念は、実施の形態 1 と同様に、図 4 によって示される。スライス回路 40 に入力される色分解回路 2 からの信号値は、0 から 255 の範囲にあるものとする。タイミング回路 3 からの信号により Level n が設定された場合、0 から Level n 未満の信号が入力された場合は OFF、Level n 以上 255 までの信号が入力された場合は ON のスライスデータを出力する。タイミング回路 3 からの信号により Level n + 1 に設定が変更された場合、0 から Level n + 1 未満の信号が入力された場合は OFF、Level n + 1 以上 255 までの信号が入力された場合は ON のスライスデータを出力する

10

20

30

40

50

。

また、実施の形態 1 と同様に、図 3 に示すドライバ回路 4 1 は、スライスデータの ON / OFF に基づいて、シャッター 8 の ON / OFF を行う。シャッター 8 の駆動に必要な電圧レベルの変換や、交流化をこの回路で行う。

次に、光源制御回路 5 について説明する。光源制御回路 5 は、実施の形態 1 と同様に、図 5 に示す駆動電圧発生回路 5 0 とスイッチ 5 1 とから構成される。入力には、駆動電圧発生回路 5 0 で用いる電源が入力される。駆動電圧発生回路 5 0 では、電源電圧を必要に応じて光源駆動電圧に変換する。スイッチ 5 1 は、タイミング発生回路 3 からの信号に基づいて、対応する光源 6 の駆動電圧を ON / OFF する。実施の形態 1 2 では、デジタル画像データ 1 を R'、G'、B'、W の 4 つの色成分データに分解するが、光源は R、G、B の 3 つを使用するので $n = 2$ で 3 つのスイッチ 5 1 となる。

10

また、スイッチ 5 1 は次のように動作する。R' 成分データが色分解回路 2 から出力されシャッター制御回路 4 を経てシャッターを駆動させる区間は R 光源を駆動させるスイッチが ON となり、他は OFF となる。G' 成分データの場合は、G 光源を駆動させるスイッチが ON となり、他は OFF となる。B' 成分データの場合は、B 光源を駆動させるスイッチが ON となり、他は OFF となる。W 成分データの場合は、R、G、B の全ての光源を駆動させるスイッチが ON となる。

光源 6 は、実施の形態 1 と同様に、図 6 に示すように、 m 色の光源 6 0 から構成される。実施の形態 1 2 では、色成分データの数 n と異なる m 色の光源 6 0 から構成される。すなわち、 $n = 3$ の 4 つの色成分数、 $m = 2$ の 3 色の光源である。また、光源 6 0 は点光源とする。光源 6 0 の発光波長は、色成分データに対応する波長領域にあればどのような範囲であっても構わない。

20

次に、変換素子 7 を、実施の形態 1 と同様に図 7 を参照して説明する。図 7 中、点光源 6 0 を面光源に変換する点面変換素子 7 0 は、アクリル樹脂などを材料として板状の素子の反射率を板内で変えたり、薄い板を階段状に積んで作成する。

次に、シャッター 8 を、実施の形態 1 と同様に図 8 を参照して説明する。シャッター 8 は、層状構造をしており、図中、上から、偏光板 A 層 8 0、コモン電極層 8 1、液晶層 8 2、セグメント電極層 8 3、偏光 B 層 8 4 の順に積まれている。図には示していないが、基板となるガラス等の硬質板の上にこれらが積層されている。偏光板 A 層 8 0、偏光 B 層 8 4 は、互いに直交または平行の偏光面となるように積層される。コモン電極層 8 1、セグメント電極層 8 3 は互いに直交する透明電極であり、互いに交わる点をもって表示画素とする。図では、コモン 4 行、セグメント 5 列の 20 画素の表示が可能である。セグメント - コモン間の電圧を、液晶の相転移電圧を挟んで ON / OFF することにより、画素に該当する液晶の相転移が起こり、偏光板 A 層 8 0、液晶層 8 2、偏光 B 層 8 4 を通過する光の透過 / 遮光を行う。

30

以上述べたように、画像データ 1 の情報を色分解回路 2、シャッター制御回路 4 を介して、シャッター 8 に与えるとともに、変換素子 7 を用いて光源 8 からの光を面光源にし、R 光、G 光、B 光をシャッター 8 に与えることで、フィルタレスで画像データ 1 をカラーの表示画像 9 として表示する。

次に、全体の動作タイミングを参照して階調制御について説明する。

40

図 2 5 に、実施の形態 1 2 の全体タイミング図を示す。このタイミングは、タイミング回路 3 で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路 3 の指示により、色分解回路 2 から 0 ラインのデータが出力されている間（図では、画像データが R' 0 ライン、G' 0 ライン、B' 0 ライン、W 0 ラインの間）は、コモン電極にコモン 0 を選択する。図 8 で説明すると、コモン電極 8 1 0 が選択され、他のコモン電極は非選択となる。すなわち、コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映し、他のコモン電極上の画素はセグメント電極層 8 3 のデータには無関係に遮光状態になる。

タイミング回路 3 の指示により、色分解回路 2 から R' 0 ラインのデータが出力されているときは点光源 R が、G' 0 ラインのデータが出力されているときは点光源 G が、B' 0

50

ラインのデータが出力されているときは点光源 B が、W 0 ラインのデータが出力されているときは点光源 R、G、B すべてが点灯する。

画像データ(ライン)は、タイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 8 3 に送られる。図では、レベル 1 からレベル n までのデータがライン毎にスライス回路 4 0 からドライバ回路 4 1 へ送られる。つまり、R' 0 ラインのデータをレベル 1 でスライスしたデータを、レベル 1 に基づくスライスデータとして、1 ライン分送る。ついで、R' 0 ラインのデータをレベル 2 でスライスしたデータをレベル 2 に基づくスライスデータとして、1 ライン分送る。順次、レベル n までスライスデータを送る。

よって、R' 0 ラインのデータに関して、1 ライン分のスライスデータが n 回送られることになる。各レベルの ON/OFF 情報に基づいて、コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映し、透過/遮光を行う。スライスデータは、Level n に基づいて ON/OFF 情報を示すので、図 2 5 のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光を遮光することになり、画像データの分解色成分データの階調を反映した光の制御を行う。さらに、各レベルの時間幅を可変とすることにより、レベル毎の階調制御を行う。

R' 0 ラインのデータが終了すると、G' 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 8 3 に送られる。コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映するので、点光源 G の光が透過/遮光される。ついで、B' 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 8 3 に送られる。コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映するので、点光源 B の光が透過/遮光される。

次に、W 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 8 3 に送られる。コモン電極 8 1 0 上の画素だけがセグメント電極層 8 3 のデータを反映するので、点光源 R、G、B のすべての光が透過/遮光される。

0 ラインのデータが終了すると、1 ラインのデータがタイミング回路 3 の指示により色分解回路 2 より出力される。コモン電極 8 1 1 が選択され、他は非選択状態となる。以下同様に、光源 6、シャッター回路 4 の制御を行い、コモン電極 8 1 1 上の画素だけがセグメント電極層 8 3 のデータを反映し、該当光源の光の透過/遮光を行う。

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1 フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1 フレームの終了後、次のフレームを表示することを繰り返し動画を表示する。

実施の形態 1 2 では、色分解回路 2 の補償器 2 3 に特徴がある。この点についてさらに詳しく説明する。図 2 6 は、一般的なカラー画像装置の色再現特性を表わしたもので、黒から白まで徐々に変化するグレイスケールの表示結果を示す。 $L^* a^* b^*$ は色の座標系であり、座標値と色との対応が明確に定義されている。無彩色は、 $a^* = b^* = 0$ で表わされる色であるが、図 2 6 からわかるように、全ての $R = G = B$ の画像データに対して、 $a^* = b^* = 0$ を実現する事は難しい。

これは、RGB 光源や液晶などの物性が複雑に絡むためである。実施の形態 1 2 では、色分解回路 2 の補償器 2 3 を使い、無彩色を良好に再現する。予めカラー画像装置の色再現特性を測定して、測定されたグレイスケールの $a^* b^*$ 値に対して、 $a^* = b^* = 0$ について対称な $a^* b^*$ 値を示す R'、G'、B' 値を補償器 2 3 に、グレイスケールの階調値毎(Wの階調値と同一)に格納しておく。

図 2 7 に、図 2 6 の結果に関し $a^* = b^* = 0$ について対称な $a^* b^*$ 値を示した。実線が測定値、一点鎖線が $a^* = b^* = 0$ について対称な $a^* b^*$ 値である。この $a^* b^*$ 値を示す R'、G'、B' 値を補償器 2 3 に、グレイスケールの階調値毎に格納しておく。色再現時は、 $R = G = B$ の画像データ 1 の色成分は、W 成分のみで、R'、G'、B' 成分は比較演算器 2 0 では発生しない。一方、補償器 2 3 では、W 成分の値を受けて、W の

階調に対する補償器 2 3 に格納された R' (補償値)、 G' (補償値)、 B' (補償値) を呼び出す。よって、 $R = G = B$ の画像データ 1 に対して、 W 、 R' (補償値)、 G' (補償値)、 B' (補償値) の 4 つの成分値で画像再現することになる。 R' (補償値)、 G' (補償値)、 B' (補償値) で再現される色の $a^* b^*$ 値は、 W で再現される色の $a^* b^*$ 値に対して $a^* = b^* = 0$ について対称である。

よって、ベクトル加算 (時間的混色) を行うと $a^* = b^* = 0$ となり、良好な無彩色を再現する。 $R = G = B$ 以外の画像データに対しても同様に動作するので、再現色空間全体について、中間調を含めてグレイバランスの取れた画像を再現することができる。

以上実施の形態 1 2 では、単色光発光時と全色発光時 (R' 対応発光時と W 対応発光時など) の各光源の発光強度を固定としたが、各々別々に制御してもよい。例えば、 R' 制御時における R 光源の発光強度を P_R 、 W 制御時における R 光源の発光強度を P_{RW} ($P_R P_{RW}$) とする。

また、実施の形態 1 2 では、 W 対応発光を全色発光で行ったが、白色光源を用いて W 成分対応のスライスデータの表示時に用いてもよい。

また、光源 6 0 の発光波長は、色成分データに対応する波長領域にあるとするが、1 色の光源を複数の光源で表わしてもよい。例えば、ピーク波長 700 nm の光源とピーク波長 750 nm の二つの光源を使い、 R 成分に対応する 1 色の光源としてもよい。

また、液晶表示パネル 2 に用いる液晶は、アクティブ型、パッシブ型何れの液晶でもよい。具体的な液晶としては、TFT 型液晶、STN 型液晶、TN 型液晶があげられる。

また、色分解回路 2 に相当する機能を画像データ 1 の転送元で有する場合は、色分解回路 2 を省略してもよい。

以上のように、実施の形態 1 2 では、色分解回路 2 で無彩色成分 (W) と有彩色成分 (R' 、 G' 、 B') に画像データ 1 を分解し、その成分に対応した光源 6 を点灯するので、階調制御を無彩色成分、有彩色成分に分けて行うことができる。

また、予めカラー画像装置の色再現特性を測定して、測定されたグレイスケールの $a^* b^*$ 値に対して、 $a^* = b^* = 0$ について対称な $a^* b^*$ 値を示す R' 、 G' 、 B' 値を補償器 2 3 に、グレイスケールの階調値毎 (W の階調値と同一) に格納しておき、再現時にこの補償データを画像データ 1 に加えることで、中間調を含めてグレイバランスの取れた画像を再現することができる。

また、 R 光源、 G 光源、 B 光源を同時発光させて白色光を作る、すなわち、空間混色を行うので、フィールドシーケンシャルの特徴である発光時間をずらして残像により白色光を作る、すなわち、時間混色に比べ、無彩色の混色がより完全にできる。

また、全色発光で W 対応発光を行っているため、フィールド全体の明るさが増して、単色発光のみで行う画像再現に比べ、画面が明るくすることができる。

また、シャッター制御回路 4 で $Level n$ によるスライスデータを出力し、シャッター 8 の透過 / 遮光をライン単位で行うようにするので、階調性のあるフルカラー画像を再現できるとともに、ライン単位の制御であるので、画素選択ドライバの数を減らすことができ、安価なフィールドシーケンシャルカラー画像表示装置が提供できる。

また、スライスデータの表示時間をスライスレベルに応じて可変とすることで、レベル毎の階調制御ができる。

また、光源 6 を変換素子 7 で、点光源から面光源に変換するので、使用する光源が少なく、光源の数に左右されずに表示画素サイズを増大できるとともに、安価なフィールドシーケンシャルカラー画像表示装置を提供できる。

実施の形態 1 3 .

上述した実施の形態 1 2 では、図 2 4 に示すように、補償器 2 3 に予め測定されたグレイスケールの $a^* b^*$ 値に対して、 $a^* = b^* = 0$ について対称な $a^* b^*$ 値を示す R' 、 G' 、 B' 値を、グレイスケールの階調値毎 (W の階調値と同一) に格納しておき、再現時にこの補償データを画像データ 1 に加えたものであるが、再現色そのものを補償する実施の形態を示す。

実施の形態 1 3 では、図 2 4 に示す色分解回路 2 の補償器 2 3 は使用せずに、タイミング

10

20

30

40

50

回路 4 のタイミングを変更し、光源 6 の点灯時間を目的の色再現特性にわせるものである。

図 28 に、実施の形態 13 の全体タイミング図を示す。このタイミングはタイミング回路 3 で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路 3 の指示により、色分解回路 2 から 0 ラインのデータが出力されている間（図では、画像データが R' 0 ライン、G' 0 ライン、B' 0 ライン、W 0 ラインの間）は、コモン電極は、コモン 0 を選択する。図 8 で説明すると、コモン電極 810 が選択され、他のコモン電極は非選択となる。すなわち、コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映し、他のコモン電極上の画素はセグメント電極層 83 のデータには無関係に遮光状態になる。

10

タイミング回路 3 の指示により、色分解回路 2 から R' 0 ラインのデータが出力されているときは点光源 R が、G' 0 ラインのデータが出力されているときは点光源 G が、B' 0 ラインのデータが出力されているときは点光源 B が、W 0 ラインのデータが出力されているときは点光源 R、G、B すべてが点灯、消灯を繰り返す。図 28 でさらに説明すると、W 成分に対する各スライスレベルの光源の点灯時間を、R、G、B 光源別々に変更し、再現された色が $a^* = b^* = 0$ となるタイミングとする。よって、W 成分の再現色は $a^* = b^* = 0$ を満たす色となる。図では、全ての光源について消灯時間を設けているが、 $a^* = b^* = 0$ となる条件を満たせば、消灯時間が無くても構わない。

画像データ（ライン）は、タイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。図では、レベル 1 からレベル n までのデータがライン毎にスライス回路 40 からドライバ回路 41 へ送られる。ついで、各レベルの ON/OFF 情報に基づいて、コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映し、透過/遮光を行う。スライスデータは、Level n に基づいて ON/OFF 情報を示すので、図 28 のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光を遮光することを利用して階調制御を行う。W に関しては、光源が点灯している間だけ光が透過する。

20

R' 0 ラインのデータが終了すると、G' 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映するので、点光源 G の光が透過/遮光される。ついで、B' 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映するので、点光源 B の光が透過/遮光される。次に、W 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映するので、点灯時間中の点光源 R、G、B のすべての光が透過/遮光される。

30

0 ラインのデータが終了すると、1 ラインのデータがタイミング回路 3 の指示により色分解回路 2 より出力される。コモン電極 811 が選択され、他は非選択状態となる。以下同様に、光源 6、シャッター回路 4 の制御を行い、コモン電極 811 上の画素だけがセグメント電極層 83 のデータを反映し、該当光源の光の透過/遮光を行う。

40

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1 フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現することが可能となる。1 フレームの終了後、次のフレームを表示することを繰り返して、動画を表示する。

以上のように、実施の形態 13 では、タイミング回路 3 で、W 成分に対する各スライスレベルの再現色が $a^* = b^* = 0$ となるように、光源 6 の R、G、B 光源の点灯時間を決めるので、中間調を含めてグレイバランスの取れた画像を再現することができる。

実施の形態 14 .

上述した実施の形態 12、13 では、補償回路 23、タイミング回路 4 を用いて、無彩色

50

の再現性を向上させたものであるが、ガンマ特性を目的のものに設計する実施の形態を示す。

実施の形態 14 では、図 24 に示す色分解回路 2 の補償器 23 は使用せずに、タイミング回路 4 のタイミングを変更し、光源 6 の点灯時間を目的の色再現特性に合わせるとともに、各スライスレベルの表示時間をガンマ特性に合わせるものである。

図 29 に、実施の形態 14 の全体タイミング図を示す。このタイミングはタイミング回路 3 で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路 3 の指示により、色分解回路 2 から 0 ラインのデータが出力されている間（図では、画像データが R' 0 ライン、G' 0 ライン、B' 0 ライン、W 0 ラインの間）は、コモン電極は、コモン 0 を選択する。図 8 で説明すると、コモン電極 810 が選択され、他のコモン電極は非選択となる。すなわち、コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映し、他のコモン電極上の画素はセグメント電極層 83 のデータには無関係に遮光状態になる。

タイミング回路 3 の指示により、色分解回路 2 から R' 0 ラインのデータが出力されているときは点光源 R が、G' 0 ラインのデータが出力されているときは点光源 G が、B' 0 ラインのデータが出力されているときは点光源 B が、W 0 ラインのデータが出力されているときは点光源 R、G、B すべてが点灯、消灯を繰り返す。図 29 でさらに説明すると、W 成分に対する各スライスレベルの光源の点灯時間を、R、G、B 光源別々に変更し、再現された色が $a^* = b^* = 0$ となるタイミングとする。よって、W 成分の再現色は $a^* = b^* = 0$ を満たす色となる。図では、全ての光源について消灯時間を設けているが、 $a^* = b^* = 0$ となる条件を満たせば、消灯時間が無くても構わない。

画像データ（ライン）は、タイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。図では、レベル 1 からレベル n までのデータがライン毎にスライス回路 40 からドライバ回路 41 へ送られる。ついで、各レベルの ON/OFF 情報に基づいて、コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映し、透過/遮光を行う。R'、G'、B' に対してはスライスレベルの表示時間はすべて同じとするが、W に関してはスライスレベルの表示時間を図 29 のように可変とする。

スライスデータは、Level n に基づいて ON/OFF 情報を示すので、図 29 のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光を遮光することを利用して階調制御を行う。W に関しては、スライスレベルの表示時間が各々異なること、各スライスレベルでの再現色で $a^* = b^* = 0$ を満たすことから、 $R = G = B$ の画像データ 1 に対して図 30 に示す特性を持った色を再現する。各スライスレベルの表示時間をいろいろと変えることで、 L^* 値のガンマを 1 以上にしたり、S 字特性、逆 S 時特性などと目的にあった特性にする。

R' 0 ラインのデータが終了すると、G' 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映するので、点光源 G の光が透過/遮光される。ついで、B' 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映するので、点光源 B の光が透過/遮光される。

次に、W 0 ラインのデータがタイミング回路 3 の指示によりシャッター制御回路 4 でスライスデータに分解され、シャッター 8 のセグメント電極層 83 に送られる。コモン電極 810 上の画素だけがセグメント電極層 83 のデータを反映するので、点灯時間中の点光源 R、G、B のすべての光が透過/遮光される。

0 ラインのデータが終了すると、1 ラインのデータがタイミング回路 3 の指示により色分解回路 2 より出力される。コモン電極 811 が選択され、他は非選択状態となる。以下同様に、光源 6、シャッター回路 4 の制御を行い、コモン電極 811 上の画素だけがセグメント電極層 83 のデータを反映し、該当光源の光の透過/遮光を行う。

10

20

30

40

50

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1フレームの終了後、次のフレームを表示することを繰り返して動画を表示する。

以上のように、実施の形態14では、タイミング回路4で、W成分に対する各スライスレベルの再現色が $a^* = b^* = 0$ となるように、光源6のR、G、B光源の点灯時間を決め、さらに、各スライスレベルの表示時間を目的のガンマ特性に合うように決めるので、中間調を含めてグレイバランスがとれて、かつ、 L^* 値の特性を制御した画像を再現することができる。

実施の形態15 .

10 以上の実施の形態12、13、14では、補償回路23、タイミング回路4を用いて、無彩色の再現性およびガンマ特性を向上させたものであるが、有彩色のガンマ特性を目的のものに設計する実施の形態を示す。

実施の形態15では、タイミング回路4のタイミングを変更し、光源6の有彩色成分に対する各スライスレベルの表示時間を所望のガンマ特性に合わせるものである。

20 図31に、実施の形態15の全体タイミング図を示す。このタイミングはタイミング回路3で生成され、各ブロックを動作させるタイミングを示すものである。タイミング回路3の指示により、色分解回路2から0ラインのデータが出力されている間(図では、画像データがR'0ライン、G'0ライン、B'0ライン、W0ラインの間)は、コモン電極は、コモン0を選択する。図8で説明すると、コモン電極810が選択され、他のコモン電極は非選択となる。すなわち、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、他のコモン電極上の画素はセグメント電極層83のデータには無関係に遮光状態になる。

タイミング回路3の指示により、色分解回路2からR'0ラインのデータが出力されているときは点光源Rが、G'0ラインのデータが出力されているときは点光源Gが、B'0ラインのデータが出力されているときは点光源Bが、W0ラインのデータが出力されているときは点光源R、G、Bすべてが点灯する。

30 画像データ(ライン)は、タイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。図では、レベル1からレベルnまでのデータがライン毎にスライス回路40からドライバ回路41へ送られる。ついで、各レベルのON/OFF情報に基づいて、コモン電極810上の画素だけがセグメント電極層83のデータを反映し、透過/遮光を行う。Wに対してはスライスレベルの表示時間はすべて同じとするが、R'、G'、B'に関してはスライスレベルの表示時間を図31のように可変とする。

スライスデータは、Level nに基づいてON/OFF情報を示すので、図31のタイミングで全体を制御すると、画像データの値未満のレベルでは光が透過、それ以上では光を遮光することを利用して階調制御を行う。R'、G'、B'に関しては、スライスレベルの表示時間が各々異なることから、様々な L^* 値の変化特性を持った色を再現できる。各スライスレベルの表示時間をいろいろと変えることで、 L^* 値のガンマを1以下、1及び1以上にしたり、S字特性、逆S時特性を持たせたりと目的にあった特性にすることが可能となる。

40 R'0ラインのデータが終了すると、G'0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源Gの光が透過/遮光される。ついで、B'0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源Bの光が透過/遮光される。次に、W0ラインのデータがタイミング回路3の指示によりシャッター制御回路4でスライスデータに分解され、シャッター8のセグメント電極層83に送られる。コモン電極810上の画素だけがセグメント電極層83のデータを反映するので、点光源R、G、Bのすべての光が透過/

遮光される。

0ラインのデータが終了すると、1ラインのデータがタイミング回路3の指示により色分解回路2より出力さる。コモン電極811が選択され、他は非選択状態となる。以下同様に、光源6、シャッター回路4の制御を行い、コモン電極811上の画素だけがセグメント電極層83のデータを反映し、該当光源の光の透過/遮光を行う。

この動作を順次繰り返し行いコモン電極の最後まで到達すると、1フレームの表示が終了する。この動作を人の目の残像時間以内に行い、階調性のあるフルカラー画像を再現する。1フレームの終了後、次のフレームを表示することを繰り返して動画を表示する。

なお、実施の形態15では、R'、G'、B'の全てについてスライスレベルの表示時間を可変としたが、目的に応じて、その一部だけを可変としてもよい。

以上のように、実施の形態15では、タイミング回路4で、R'、G'、B'成分に対する各スライスレベルの表示時間を目的のガンマ特性に合うように決めるので、無彩色と別々に有彩色のL*値の特性を制御した画像を再現することができる。

産業上の利用の可能性

以上のように、この発明によれば、少ない光源を用いた場合でも、VGAクラスのフルカラー動画を容易に表示でき、かつ、液晶駆動回路、光源駆動回路の小規模化を図り低価格化を実現し、さらに、フルカラーの階調制御を容易にするものである。

また、VGAクラスのフルカラー動画を容易に表示でき、かつ、フルカラーの階調制御を容易にすることができる。

さらに、光源の特性によらず所望の色特性を実現できるフィールドシーケンシャルカラー画像表示装置を提供することができる。

【図面の簡単な説明】

図1は、この発明の実施の形態1を示すブロック図、

図2は、一般的な色分解回路2の構成を示すブロック図、

図3は、この発明の実施の形態1に係るシャッター制御回路4の構成を示すブロック図、

図4は、スライス回路40の入力画像信号と出力スライス信号との関係図、

図5は、光源制御回路5の構成を示すブロック図、

図6は、m色の光源60の説明図、

図7は、変換素子7の説明図、

図8は、シャッター8の説明図、

図9は、この発明の実施の形態1に係る階調制御の動作タイミング図、

図10は、この発明の実施の形態2に係る階調制御の動作タイミング図、

図11は、この発明の実施の形態3に係るシャッター制御回路4の構成を示すブロック図

、

図12は、この発明の実施の形態3に係る階調制御の動作タイミング図、

図13は、シャッター8の透過率の変化特性を示す図、

図14は、この発明の実施の形態4に係る階調制御の動作タイミング図、

図15は、この発明の実施の形態5に係る階調制御の動作タイミング図、

図16は、この発明の実施の形態6に係る階調制御の動作タイミング図、

図17は、R関連データ、G関連データ、B関連データにダミーラインを入れた場合の説明図、

図18は、この発明の実施の形態7を示すブロック図、

図19は、この発明の実施の形態8に係る階調制御の動作タイミング図、

図20は、この発明の実施の形態9に係る階調制御の動作タイミング図、

図21は、この発明の実施の形態10に係る階調制御の動作タイミング図、

図22は、この発明の実施の形態11におけるシャッター8とシャッター駆動回路4の関係を示すブロック図、

図23は、この発明の実施の形態11における各部動作タイミング図、

図24は、この発明の実施の形態12に係る色分解回路2の構成を示すブロック図、

図25は、この発明の実施の形態12に係る階調制御の動作タイミング図、

10

20

30

40

50

図 26 は、カラー画像装置の色再現特性を表すもので、黒から白まで徐々に変化するグレイスケールの表示結果を示す説明図、

図 27 は、図 26 の結果に関し $a^* = b^* = 0$ について対称な $a^* b^*$ 値を示した説明図、

図 28 は、この発明の実施の形態 13 に係る階調制御の動作タイミング図、

図 29 は、この発明の実施の形態 14 に係る階調制御の動作タイミング図、

図 30 は、 $R = G = B$ の画像データ 1 に対する色再現の説明図、

図 31 は、この発明の実施の形態 15 に係る階調制御の動作タイミング図、

図 32 は、特開平 9 - 274471 号公報に示された従来のフィールドシーケンシャル型カラー表示装置のブロック図、

図 33 は、従来のフィールドシーケンシャル型のカラー表示装置における各信号の波形を示す図、

図 34 は、特開平 8 - 234159 号公報に示された従来の液晶多色表示装置の構成を示すブロック図、

図 35 は、図 34 に示した液晶多色表示装置の多色表示時における LED の点灯タイミングを示す図、

図 36 は、特開平 7 - 121138 号公報に示された従来の時分割カラー液晶表示装置及びその駆動方法の回路ブロック図、

図 37 は、時分割 3 原色発光装置 Q 49 の緑色発光領域 Q 41 と赤色発光領域 Q 42 との間に非発光領域 Q 45 を設けた説明図である。

10

20

【 図 1 】

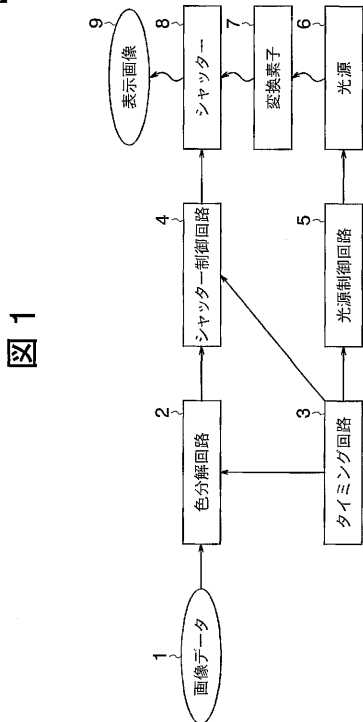


図 1

【 図 2 】

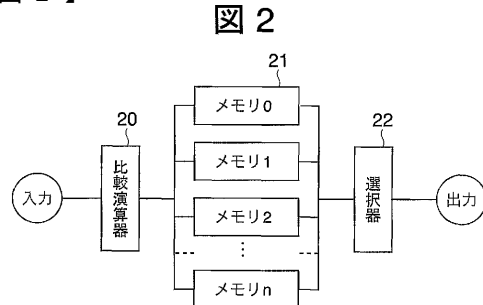


図 2

【 図 3 】

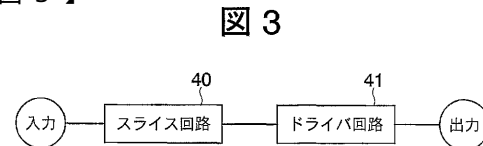
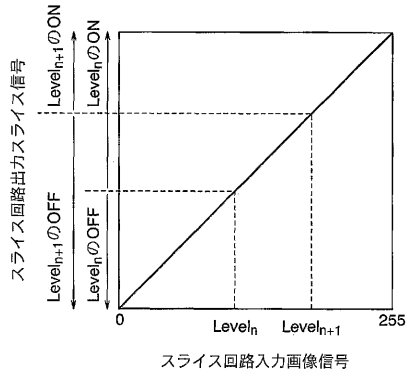


図 3

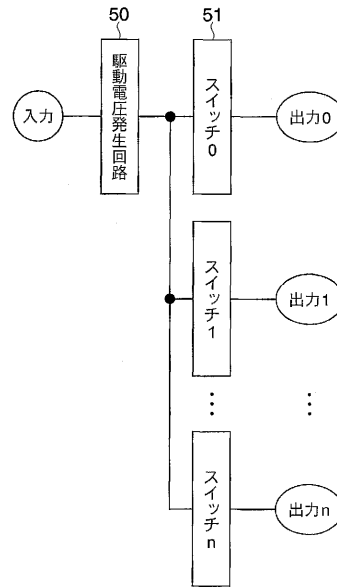
【 図 4 】

図 4



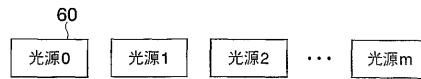
【 図 5 】

図 5



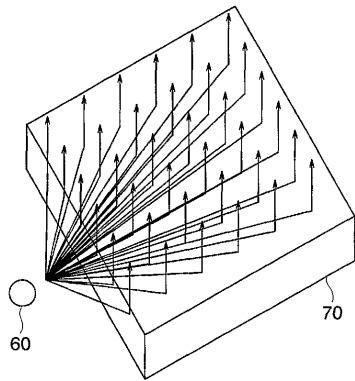
【 図 6 】

図 6



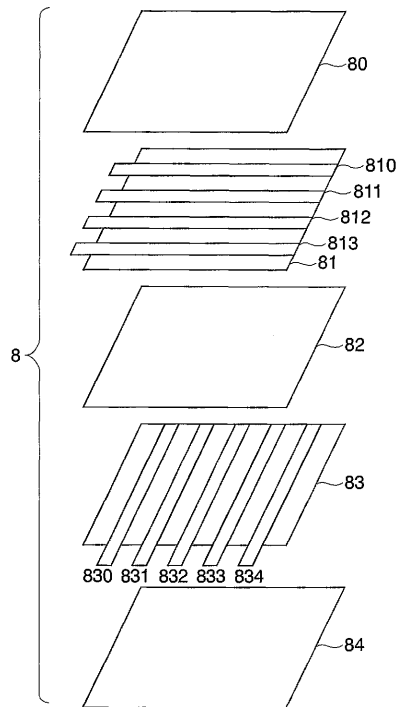
【 図 7 】

図 7



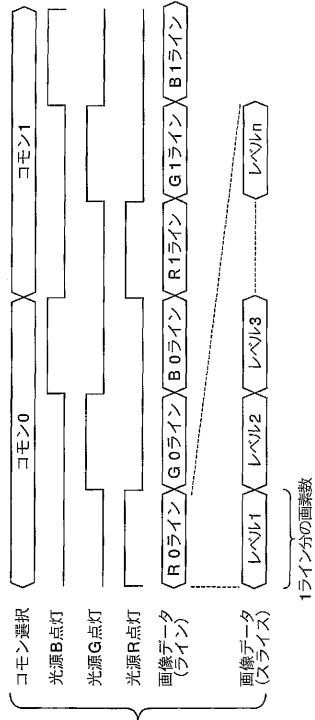
【 図 8 】

図 8



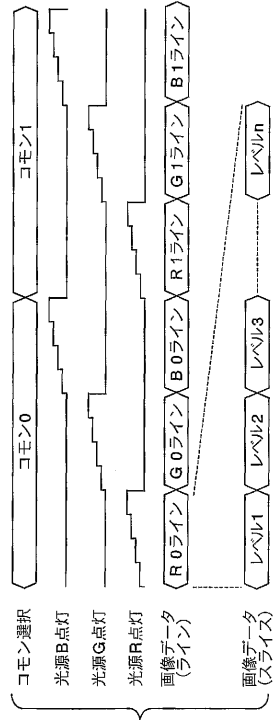
【 図 9 】

図 9



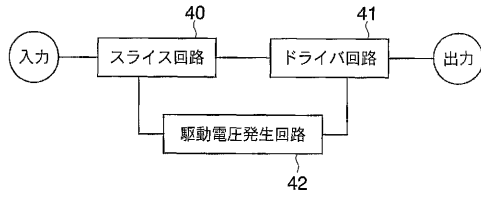
【 図 10 】

図 10



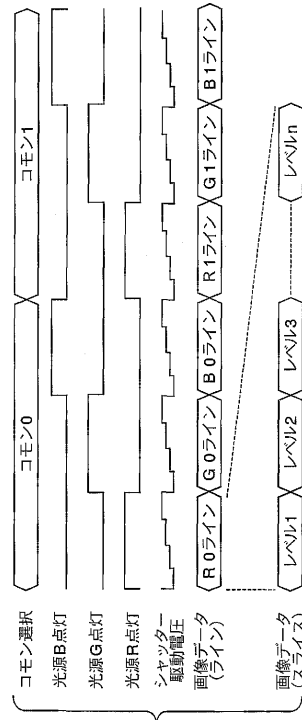
【 図 11 】

図 11



【 図 12 】

図 12



【 図 13 】

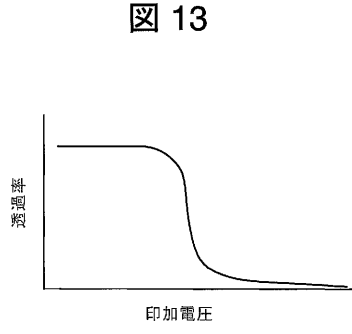


図 13

【 図 14 】

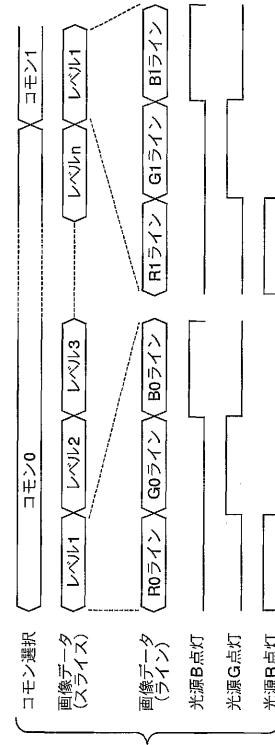
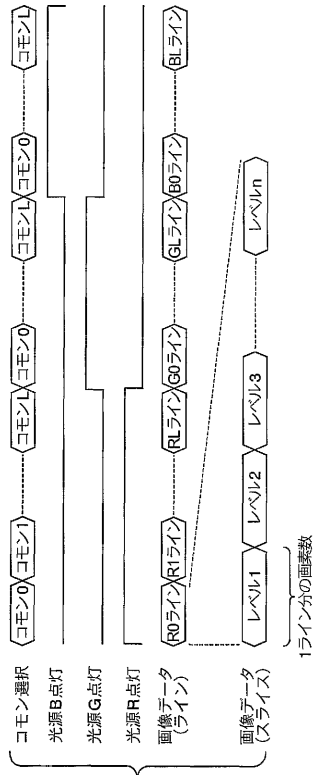


図 14

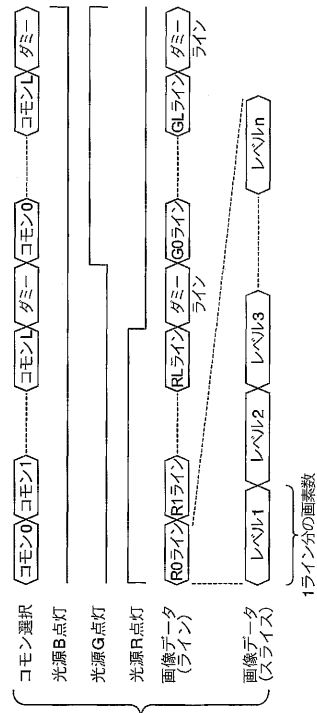
【 図 15 】

図 15



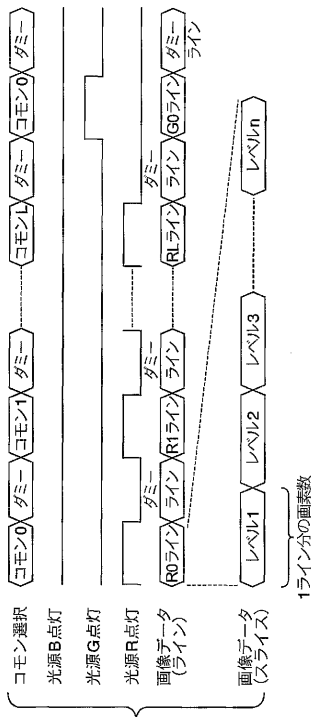
【 図 16 】

図 16



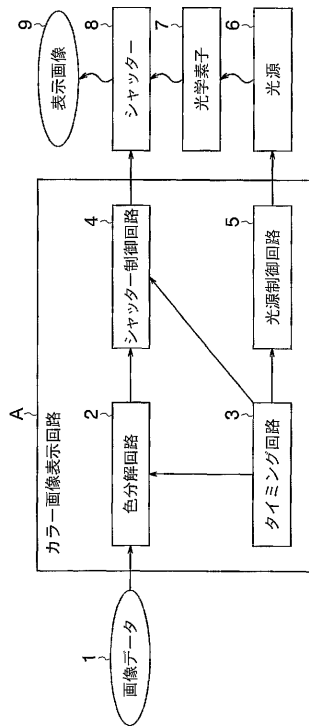
【 図 17 】

図 17



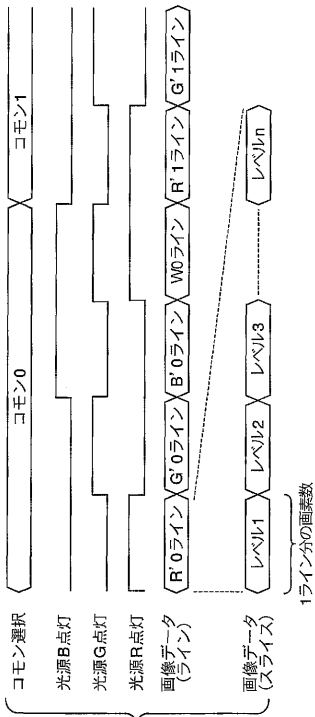
【 図 18 】

図 18



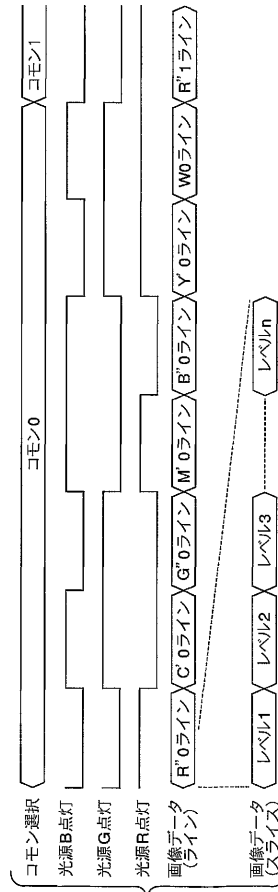
【 図 19 】

図 19



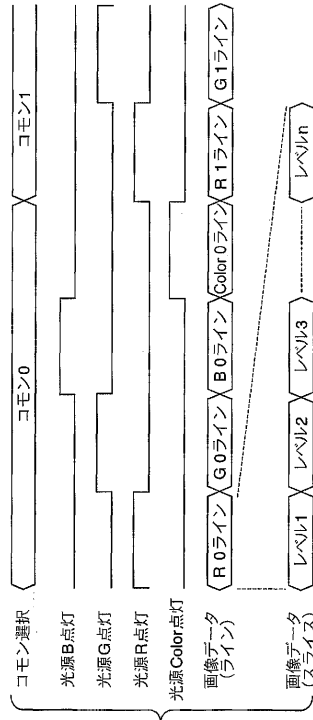
【 図 20 】

図 20



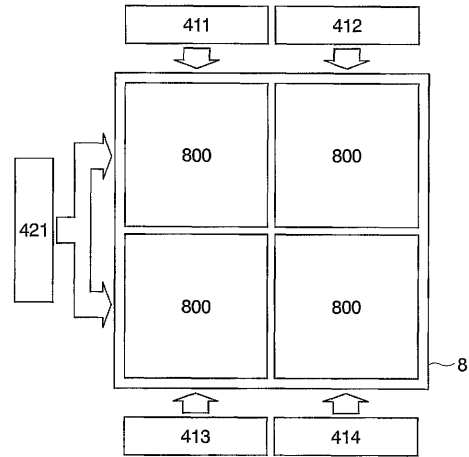
【 図 2 1 】

図 21



【 図 2 2 】

図 22



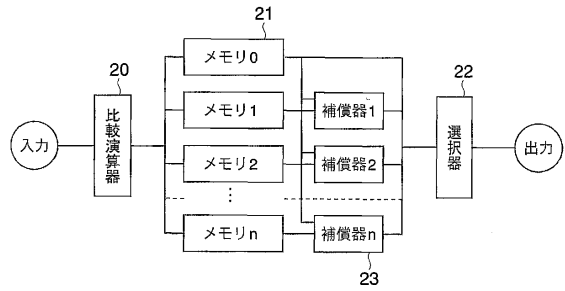
【 図 2 3 】

図 23



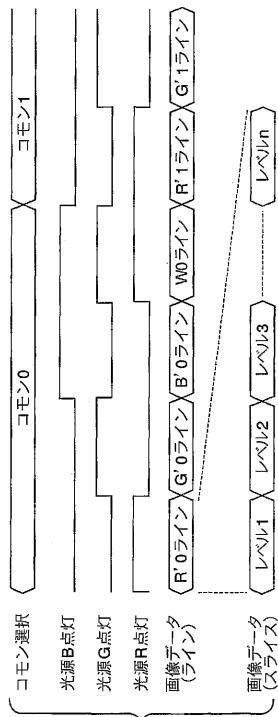
【 図 2 4 】

図 24



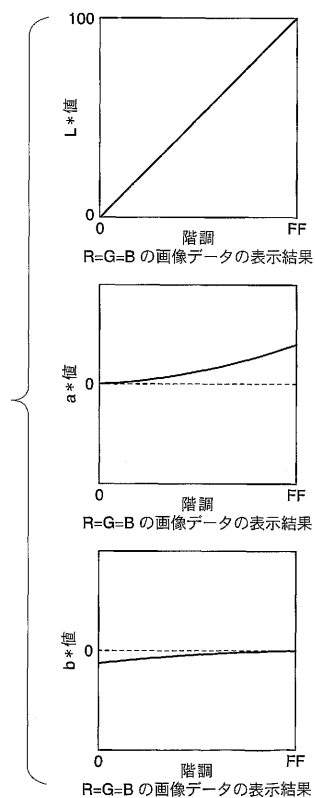
【 図 2 5 】

図 25



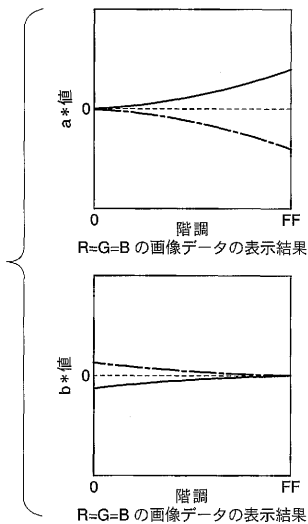
【 図 2 6 】

図 26



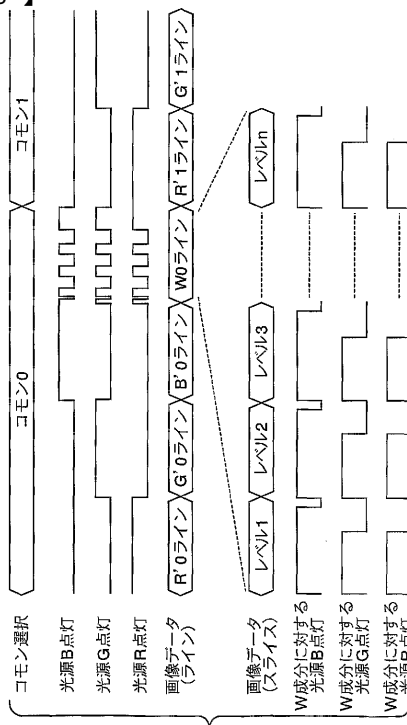
【 図 2 7 】

図 27



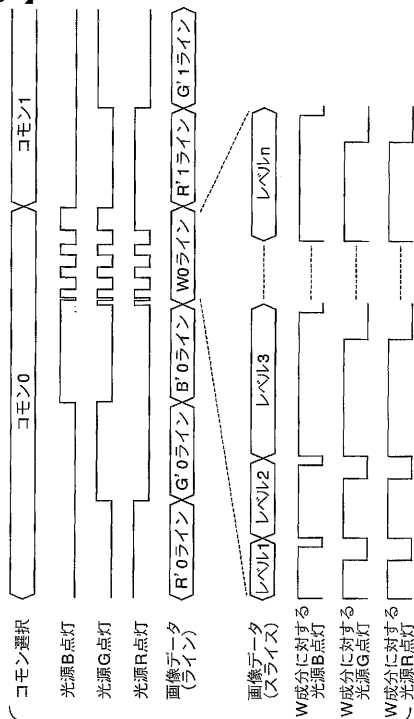
【 図 2 8 】

図 28



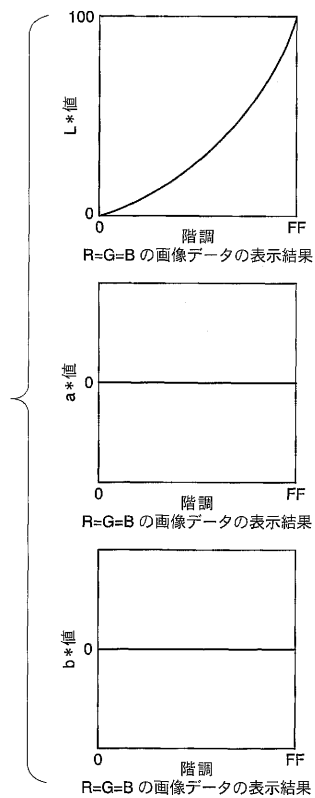
【 図 29 】

図 29



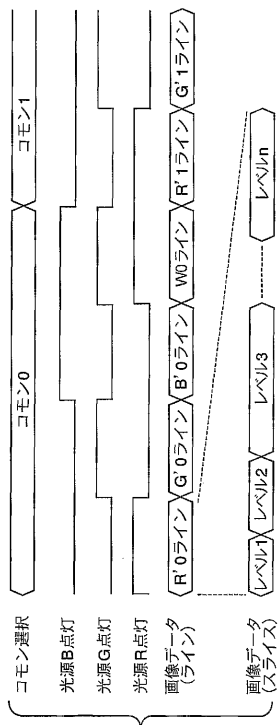
【 図 30 】

図 30



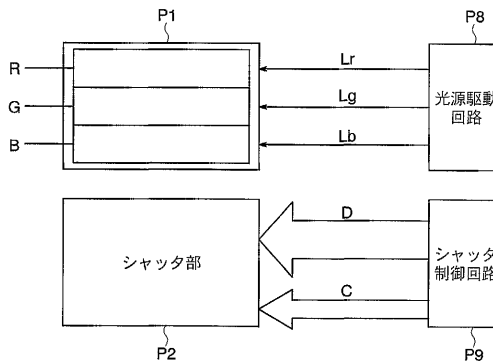
【 図 31 】

図 31



【 図 32 】

図 32



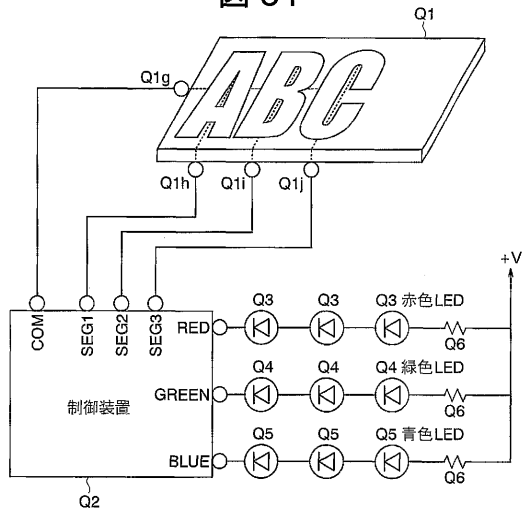
【 図 3 3 】

図 33



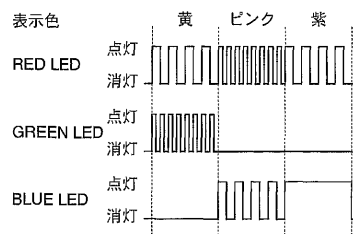
【 図 3 4 】

図 34



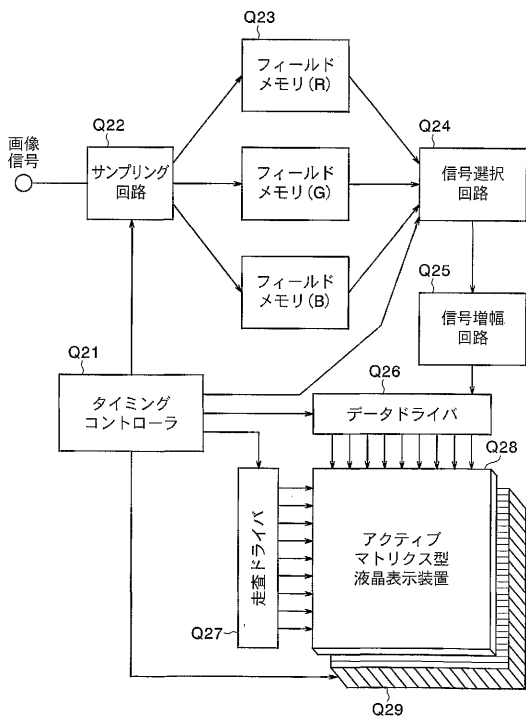
【 図 3 5 】

図 35



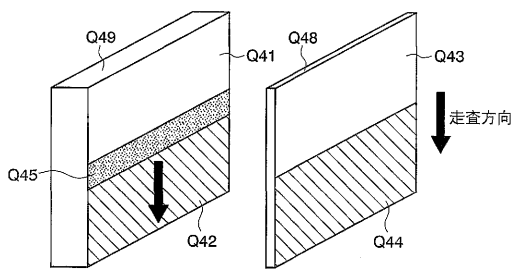
【 図 3 6 】

図 36



【 図 3 7 】

図 37



【 国際調査報告 】

INTERNATIONAL SEARCH REPORT		International application No. PCT/JP01/11655
A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ G09G 3/36, G02F 1/133 According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ G09G 3/36, G02F 1/133 Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1926-1996 Jitsuyo Shinan Toroku Koho 1996-2002 Kokai Jitsuyo Shinan Koho 1971-2002 Toroku Jitsuyo Shinan Koho 1994-2002 Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	EP 0709823 A2 (AOKI, Kazuo), 01 May, 1996 (01.05.1996), Full text; all drawings	1, 10, 22-24, 26
Y	Full text; all drawings	2-6, 11, 15, 17, 20-21, 27-28
A	Full text; all drawings	7-9, 12-14, 16 18-19, 25, 29-33
	& JP 8-234161 A & US 6078304 A	
Y	US 6115016 A (Fujitsu, Limited), 05 September, 2000 (05.09.2000), Full text; all drawings & JP 11-52327 A	2, 15, 17, 20-21
Y	EP 0889458 A2 (Sony Corporation), 07 January, 1999 (07.01.1999), Full text; all drawings & JP 11-24038 A & US 6008929 A	3, 5, 11
<input checked="" type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.		
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed		"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family
Date of the actual completion of the international search 30 January, 2002 (30.01.02)		Date of mailing of the international search report 19 February, 2002 (19.02.02)
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer
Facsimile No.		Telephone No.

Form PCT/ISA/210 (second sheet) (July 1992)

INTERNATIONAL SEARCH REPORT		International application No. PCT/JP01/11655
C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 11-239359 A (Fujitsu General, Limited), 31 August, 1999 (31.08.1999), Full text; all drawings (Family: none)	4
Y	JP 11-259020 A (Omron Corporation), 24 September, 1999 (24.09.1999), Par. Nos. [0021] to [0025] Figs. 11 to 18 (Family: none)	6
Y	JP 11-85110 A (Sony Corporation), 30 March, 1999 (30.03.1999), Full text; all drawings (Family: none)	15,17,27-28
A	JP 62-194234 A (Futaba Corporation), 26 August, 1987 (26.08.1987), Full text; all drawings (Family: none)	1-11
A	JP 63-113426 A (Thorn EMI PLC), 18 May, 1988 (18.05.1988), Full text; all drawings & BP 0261896 A2	1-11
A	EP 0997868 A1 (SEL Semiconductor Energy Laboratory Co., Ltd.), 03 May, 2000 (03.05.2000), Full text; all drawings & JP 2000-199886 A	1-11
A	JP 2000-227782 A (Seiko Epson Corporation), 15 August, 2000 (15.08.2000), Full text; all drawings (Family: none)	1-11

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP01/11655

Box I Observations where certain claims were found unsearchable (Continuation of item 1 of first sheet)	
This international search report has not been established in respect of certain claims under Article 17(2)(a) for the following reasons:	
1. <input type="checkbox"/>	Claims Nos.: because they relate to subject matter not required to be searched by this Authority, namely:
2. <input type="checkbox"/>	Claims Nos.: because they relate to parts of the international application that do not comply with the prescribed requirements to such an extent that no meaningful international search can be carried out, specifically:
3. <input type="checkbox"/>	Claims Nos.: because they are dependent claims and are not drafted in accordance with the second and third sentences of Rule 6.4(a).
Box II Observations where unity of invention is lacking (Continuation of item 2 of first sheet)	
This International Searching Authority found multiple inventions in this international application, as follows:	
<p>The technical feature common to the inventions of claims 1-33 is gradation control for each slice level. However, the search has revealed that the gradation control for each slice level is not novel since it is disclosed in document JP 8-234161 A (AOKI Kazuo), September 13, 1996 (13.09.96). Consequently the common technical feature is not a special technical feature within the meaning of PCT Rule 13.2, second sentence, since it makes no contribution over the prior art. Therefore, there is no other feature common to all the claims. Consequently, claims 1-33 do not satisfy the requirement of unit of invention.</p>	
1. <input type="checkbox"/>	As all required additional search fees were timely paid by the applicant, this international search report covers all searchable claims.
2. <input checked="" type="checkbox"/>	As all searchable claims could be searched without effort justifying an additional fee, this Authority did not invite payment of any additional fee.
3. <input type="checkbox"/>	As only some of the required additional search fees were timely paid by the applicant, this international search report covers only those claims for which fees were paid, specifically claims Nos.:
4. <input type="checkbox"/>	No required additional search fees were timely paid by the applicant. Consequently, this international search report is restricted to the invention first mentioned in the claims; it is covered by claims Nos.:
Remark on Protest	<input type="checkbox"/> The additional search fees were accompanied by the applicant's protest.
	<input type="checkbox"/> No protest accompanied the payment of additional search fees.

Form PCT/ISA/210 (continuation of first sheet (I)) (July 1992)

国際調査報告		国際出願番号 PCT/JPO1/11655
A. 発明の属する分野の分類 (国際特許分類 (IPC)) Int. Cl ¹ G 0 9 G 3 / 3 6 G 0 2 F 1 / 1 3 3		
B. 調査を行った分野 調査を行った最小限資料 (国際特許分類 (IPC)) Int. Cl ¹ G 0 9 G 3 / 3 6 G 0 2 F 1 / 1 3 3		
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1926-1996年 日本国公報実用新案公報 1971-2002年 日本国実用新案登録公報 1996-2002年 日本国登録実用新案公報 1994-2002年		
国際調査で使った電子データベース (データベースの名称、調査に使用した用語)		
C. 関連すると認められる文献		
引用文献の カテゴリ*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X	EP 0709823 A2 (AOKI, Kazuo) 1996. 05. 01 全文, 全図	1, 10, 22-24, 26
Y	全文, 全図	2-6, 11, 15, 17, 20-21, 27- 28
A	全文, 全図	7-9, 12-14, 16 18-19, 25, 29- 33
& JP 8-234161 A & US 6078304 A		
<input checked="" type="checkbox"/> C欄の続きにも文献が列挙されている。 <input type="checkbox"/> パテントファミリーに関する別紙を参照。		
* 引用文献のカテゴリ 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す) 「O」口頭による開示、使用、展示等に言及する文献 「P」国際出願日前で、かつ優先権の主張の基礎となる出願 の日後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」同一パテントファミリー文献		
国際調査を完了した日	30. 01. 02	国際調査報告の発送日 19.02.02
国際調査機関の名称及び宛先 日本国特許庁 (ISA/JP) 郵便番号 100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官 (権限のある職員) 西島 篤宏	2G 9308 電話番号 03-3581-1101 内線 3225

国際調査報告		国際出願番号 PCT/JP01/11655
C (続き) 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	US 6115016 A (Fujitsu Limited) 2000.09.05, 全文, 全図 & JP 11-52327 A	2, 15, 17, 20- 21
Y	EP 0889458 A2 (SONY CORPORATION) 1999.01.07, 全文, 全図 & JP 11-24038 A & US 6008929 A	3, 5, 11
Y	JP 11-239359 A (株式会社富士通ゼネラル) 1999.08.31, 全文, 全図 (ファミリーなし)	4
Y	JP 11-259020 A (オムロン株式会社) 1999.09.24, 段落番号【0021】-【0025】 第11-18図 (ファミリーなし)	6
Y	JP 11-85110 A (ソニー株式会社) 1999.03.30, 全文, 全図 (ファミリーなし)	15, 17, 27-28
A	JP 62-194234 A (双葉電子工業株式会社) 1987.08.26, 全文, 全図 (ファミリーなし)	1-11
A	JP 63-113426 A (ソニー イーエムアイ ビーエルシ ー) 1988.05.18, 全文, 全図 & EP 0261896 A2	1-11
A	EP 0997868 A1 (SEL SEMICONDUCTOR ENERGY LABORATORY CO., LTD.) 2000.05.03, 全文, 全図 & JP 2000-199886 A	1-11
A	JP 2000-227782 A (セイコーエプソン株式会社) 2000.08.15, 全文, 全図 (ファミリーなし)	1-11

様式PCT/ISA/210 (第2ページの続き) (1998年7月)

国際調査報告	国際出願番号 PCT/JPO1/11655
<p>第 I 種 請求の範囲の一部の調査ができないときの意見 (第 1 ページの 2 の続き) 法第 8 条第 3 項 (PCT 17 条 (2) (a)) の規定により、この国際調査報告は次の理由により請求の範囲の一部について作成しなかった。</p>	
<p>1. <input type="checkbox"/> 請求の範囲 _____ は、この国際調査機関が調査することを要しない対象に係るものである。つまり、</p>	
<p>2. <input type="checkbox"/> 請求の範囲 _____ は、有意義な国際調査をすることができる程度まで所定の要件を満たしていない国際出願の部分に係るものである。つまり、</p>	
<p>3. <input type="checkbox"/> 請求の範囲 _____ は、従属請求の範囲であって PCT 規則 6.4(a) の第 2 文及び第 3 文の規定に従って記載されていない。</p>	
<p>第 II 種 発明の単一性が欠如しているときの意見 (第 1 ページの 3 の続き)</p> <p>次に述べるようにこの国際出願に二以上の発明があるとこの国際調査機関は認めた。</p> <p>請求の範囲 1-33 に共通の事項は、スライスレベル単位で階調制御を行うことであると考えられるが、調査の結果、前記スライスレベル単位で階調制御を行うことは、文献 JP 8-234161 A (青木一男)、1996.09.13 に開示されていることから、新規な技術でないことが明らかとなった。結果として、前記スライスレベル単位で階調制御を行うことは先行技術の域を出ないことから、PCT 規則 13.2 の第 2 分の意味において、この共通事項は特別な技術的特徴ではない、それ故、請求の範囲全てに共通の事項はない。よって、請求の範囲 1-33 は発明の単一性の要件を満たしていないことが明らかである。</p>	
<p>1. <input type="checkbox"/> 出願人が必要な追加調査手数料をすべて期間内に納付したので、この国際調査報告は、すべての調査可能な請求の範囲について作成した。</p>	
<p>2. <input checked="" type="checkbox"/> 追加調査手数料を要求するまでもなく、すべての調査可能な請求の範囲について調査することができたので、追加調査手数料の納付を求めなかった。</p>	
<p>3. <input type="checkbox"/> 出願人が必要な追加調査手数料を一部のみしか期間内に納付しなかったため、この国際調査報告は、手数料の納付のあった次の請求の範囲のみについて作成した。</p>	
<p>4. <input type="checkbox"/> 出願人が必要な追加調査手数料を期間内に納付しなかったため、この国際調査報告は、請求の範囲の最初に記載されている発明に係る次の請求の範囲について作成した。</p>	
<p>追加調査手数料の異議の申立てに関する注意</p> <p><input type="checkbox"/> 追加調査手数料の納付と共に出願人から異議申立てがあった。</p> <p><input type="checkbox"/> 追加調査手数料の納付と共に出願人から異議申立てがなかった。</p>	

フロントページの続き

(51) Int.Cl.⁷

F I

G 0 9 G	3/20	6 2 1 A
G 0 9 G	3/20	6 4 1 A
G 0 9 G	3/20	6 4 1 E
G 0 9 G	3/20	6 6 0 V
G 0 9 G	3/34	J

(72)発明者 佐藤 恒夫
東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内

(72)発明者 古木 一郎
東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内

(72)発明者 伊藤 廣
東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内

(72)発明者 山田 敬喜
東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内

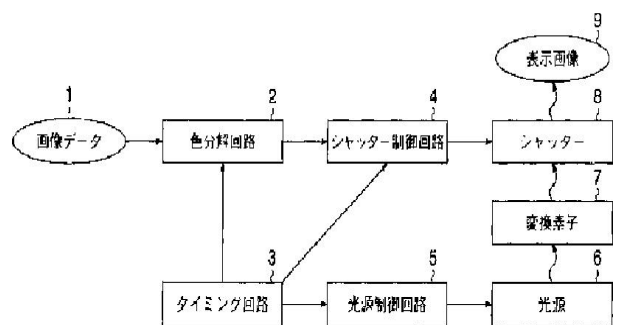
(72)発明者 高橋 正敏
東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内

(注) この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。

专利名称(译)	彩色图像显示装置		
公开(公告)号	JPWO2002056288A1	公开(公告)日	2004-05-20
申请号	JP2002556871	申请日	2001-12-28
[标]申请(专利权)人(译)	三菱电机株式会社		
申请(专利权)人(译)	三菱电机株式会社		
[标]发明人	佐藤恒夫 古木 一郎 伊藤 廣 山田敬喜 高橋正敏		
发明人	佐藤 恒夫 古木 一郎 伊藤 廣 山田 敬喜 高橋 正敏		
IPC分类号	G09G3/36 G02F1/133 G09G3/20 G09G3/34		
CPC分类号	G09G3/3607 G09G3/2011 G09G3/2014 G09G3/2077 G09G3/3413 G09G2310/0221 G09G2310/0235 G09G2320/0633 G09G2320/064		
FI分类号	G09G3/36 G02F1/133.510 G02F1/133.535 G02F1/133.575 G09G3/20.611.A G09G3/20.621.A G09G3/20.641.A G09G3/20.641.E G09G3/20.660.V G09G3/34.J		
代理人(译)	英年古河 Kajinami秩序		
优先权	2001002887 2001-01-10 JP 2001002893 2001-01-10 JP 2001002896 2001-01-10 JP		
其他公开文献	JP4071630B2		
外部链接	Espacenet		

摘要(译)

旨在获得一种彩色图像显示装置，其可以容易地显示VGA级的全彩色运动图像，实现了小型化和成本降低，并且促进了全彩色灰度级的控制。快门控制电路4，用于根据切片级别对颜色分离的颜色成分数据进行切片分;光源控制电路5，用于控制与颜色成分数据相对应的光源;一个或多个光源6，并将光源的光转换为面光源。转换元件7，具有以液晶为主要材料的快门，用于透射和阻挡相应像素8的光的快门，用于生成快门控制电路和光源控制电路的操作定时的定时电路3，快门控制电路4，一行的切片数据以切片级单位顺序地传输到快门，光源控制电路5打开与切片数据相对应的光源，并且快门8 对应于由阻挡对应于该像素的切片数据，并显示图像的灰度的光源的光的透射。



- | | |
|----------------------------------|------------------------|
| 1...IMAGE DATA | 9... DISPLAYED IMAGE |
| 2...COLOR SEPARATION CIRCUIT | 8...SHUTTER |
| 3...TIMING CIRCUIT | 7...CONVERTING ELEMENT |
| 4...SHUTTER CONTROL CIRCUIT | 6...LIGHT SOURCE |
| 5...LIGHT SOURCE CONTROL CIRCUIT | |